

最新常用液晶电视集成块速查手册

《最新常用液晶电视集成块速查手册》编写组 编

ZUIXIN CHANGYONG
YEJING DIANSHI JICHENGKUAI
SUCHA SHOUCE

机械工业出版社
CHINA MACHINE PRESS

最新常用液晶电视集成块速查手册

《最新常用液晶电视集成块速查手册》编写组　编



机 械 工 业 出 版 社

本书主要介绍液晶电视（LCD、LED）中常用的各类集成块的引脚号排列顺序、引脚代码、引脚功能、通用数据（包括供电电源、开路电阻）、内部框图、实物封装图、参考应用电路等内容。全书按集成块型号的字母递增顺序进行编排，采用表格形式，每一个集成块分为引脚号、引脚代码、引脚功能、主要技术参数、备注（用途、内部框图、实物封装、参考应用电路等特殊说明项）五栏。全书涉及各类液晶电视集成块共 800 多个。本书内容全面，配有数字化查询光盘，查阅简单，是一本全面、实用、图文并茂的液晶电视集成电路专用工具书。

本书可供液晶电视维修、养护、售后服务，以及元器件销售、实验等人员作为随身手册，也可供技师学院师生及电子技术爱好者查阅参考。

图书在版编目（CIP）数据

最新常用液晶电视集成块速查手册/《最新常用液晶电视集成块速查手册》编写组编. —北京：机械工业出版社，2015.8

ISBN 978-7-111-50426-9

Ⅰ. ①最… Ⅱ. ①最… Ⅲ. ①液晶电视机—集成电路—技术手册 Ⅳ. ①TN949.192-62

中国版本图书馆 CIP 数据核字（2015）第 120440 号

机械工业出版社（北京市百万庄大街 22 号　邮政编码 100037）

策划编辑：牛新国　责任编辑：牛新国

版式设计：霍永明　责任校对：张晓蓉　张　薇

封面设计：鞠　杨　责任印制：乔　宇

北京铭成印刷有限公司印刷

2015 年 11 月第 1 版第 1 次印刷

169mm × 239mm · 49.5 印张 · 1024 千字

0001—2300 册

标准书号：ISBN 978-7-111-50426-9

ISBN 978-7-89405-894-2（光盘）

定价：99.00 元（含 1DVD）

凡购本书，如有缺页、倒页、脱页，由本社发行部调换

电话服务　　网络服务

服务咨询热线：010-88361066　　机工官网：www.cmpbook.com

读者购书热线：010-68326294　　机工官博：weibo.com/cmp1952

010-88379203　　金 书 网：www.golden-book.com

封面无防伪标均为盗版　　教育服务网：www.cmpedu.com

前　言

CRT 电视退市后，液晶电视的普及率越来越高，液晶电视芯片级维修的市场保有量也越来越大，对集成块资料的查阅需求量很大，为了给广大读者提供全面实用的液晶电视各类集成块的参考资料，本书收集了众多品牌液晶电视的常用和专用集成电路技术资料并汇编成册，延续已出版集成块速查手册的写作风格，呈现给广大读者液晶电视既新又全的集成块实用技术资料。

与 CRT 电视相比，液晶电视大多采用新型集成电路，液晶电视的新型集成电路层出不穷，广大芯片级维修人员对集成电路资料的查询需求较大。本书对液晶电视厂家的原始资料进行翻译和编写，既体现了液晶电视集成电路的引脚功能、用途、内部框图、实物图，又体现了液晶电视集成电路的应用参考电路图等实用性很强的内容，还着重介绍了部分液晶彩电机型的工作电流、电压、电阻等实测数据。全书既体现全面和直观，又突出重点和实用，呈现给广大读者液晶电视既新又全的集成块实用技术资料。

值得指出的是，本书所选用的集成块的特征参数是元器件本身所固有的通用技术参数，由于资料来源复杂，许多资料都是英文资料翻译过来的，同一个集成电路的资料有时有很多版本，因此工作量很大，所有的集成电路无法一一实测，可能与实测值存在差异，仅供读者参考。所选用的代换型号大多是近似置换，具体使用时应根据引脚分布、体积大小、接地端子、频率特性、温度特性等具体情况参照使用。

需要说明的是，为方便读者维修时查找的资料保持原汁原味，本书严格保持各内部框图和参考应用电路图的原貌，图中所有图形符号和文字符号并未按国家标准作修改处理。例如，表示小容量电容器容量的 0.01、0.1、0.01μF、0.01U、0.01μ、10n、103 均为 0.01μF，100、100P、100p 均为 100pF；表示电解电容器容量的 4.7、4μ7、4.7μF、4.7U、4.7μ 均为 4.7μF；表示电阻器电阻值的 2k2、2K2、2.2K 均为 2.2kΩ，100、100R 均为 100Ω；表示电感器电感量的 4μ7、4.7U、4.7μH 均为 4.7μH，等等。这点请广大读者注意。

关于引脚名称，需要说明的是，内部框图和参考应用电路图中有时用的是全称，而表中则用的是对应的简称。

本书编写组成员主要有张新德、刘淑华、张新春、张美兰、彭玉梅、张云坤、刘晔、陈金桂、张健梅、张利平、罗小姣、王娇、刘桂华、周志英、王光玉、刘玉

华、王　灿、刘玉辉、雷永建、袁文初、张容徕、张新衡、张冬生、张玉兰、张泽宁、李碧辉、张芙蓉、梁红梅、张新平、胡红娟、刘运和、刘爱生、胡清华、陈金燕、张桂生、陈秋玲、刘文初、陆峰，此外，还有其他为本书提供短期协助的同行，在此不再一一列举并谨表谢意！由于集成电路数量繁多、资料来源复杂，参编人员众多，工作量较大，疏漏和错误之处在所难免，凡有错漏之处，敬请读者不吝赐教，以待我们重印时修正！

本书编写组

目　录

前言

1．本书查询说明…… 1

2．集成电路速查表…… 2

（1）24C02…… 2

（2）24C04…… 2

（3）24C64…… 2

（4）24LC21 …… 2

（5）24LC32A …… 3

（6）24LC512 …… 3

（7）25LC320-I…… 3

（8）25LC640-I/SN …… 3

（9）74AHC1G08W …… 3

（10）74AHC32…… 4

（11）74HC123…… 4

（12）74HC14D…… 4

（13）74HC4052…… 5

（14）74HC4053D…… 5

（15）74LCX244MTC…… 5

（16）74LCX32 …… 6

（17）74LV126…… 6

（18）74LV374…… 6

（19）74LV4052 …… 7

（20）74LVC14A…… 7

（21）74LVC14APW…… 8

（22）74LVC157 …… 8

（23）74LVC245A…… 8

（24）74LVC2G14G…… 9

（25）74LVC541A…… 9

（26）74LVX86 …… 9

（27）74VHC08T…… 10

（28）8051 …… 10

（29）A701 系列 …… 11

（30）A702 系列 …… 11

（31）ACT4060 …… 11

（32）AD8170 系列 …… 12

（33）AD8195 …… 12

（34）AD9203 …… 13

（35）AD9380 …… 13

（36）AD9381 …… 15

（37）AD9388A …… 17

（38）AD9883A …… 20

（39）AD9884AKS-140…… 21

（40）AD9885 …… 24

（41）AD9980 …… 25

（42）AD9981 …… 27

（43）AD9983A …… 28

（44）AD9984A …… 30

（45）AD9985 …… 32

（46）ADC08031 …… 33

（47）ADD8708 …… 34

（48）ADD8709 …… 35

（49）ADD8754 …… 36

（50）ADM3232EARNZ …… 36

（51）ADV7181B…… 37

（52）ADV7181C…… 38

（53）ADV7184 …… 39

（54）ADV7188 …… 41

（55）ADV7401 …… 43

（56）ADV7403 …… 45

（57）ADV7441A …… 47

（58）AIC1084…… 50

（59）AIC1117…… 50

（60）AIC1550POTR …… 50
（61）AIC1578CN、AIC1578CS …… 51
（62）AK4114VQ …… 51
（63）AK4384ET …… 52
（64）AK4683EQ …… 52
（65）AK7716VT …… 54
（66）AM29LV800BT-90EC …… 56
（67）AMC2596 系列 …… 57
（68）AMC3202 …… 57
（69）AML7218 …… 57
（70）AMP5711 …… 59
（71）AMS1084 …… 60
（72）AN5707NFAP …… 60
（73）AN5832SA …… 61
（74）AN5849S-E1V …… 62
（75）AN7522N …… 62
（76）ANX9021 …… 62
（77）AOZ1010 …… 65
（78）AOZ1014 …… 66
（79）AOZ1016 …… 66
（80）AOZ1017 …… 66
（81）AOZ1024DI …… 66
（82）AOZ1036 …… 67
（83）AOZ1041 …… 67
（84）AOZ1046 …… 67
（85）AOZ1072AI …… 67
（86）AOZ1073AIL …… 67
（87）AOZ1905 …… 68
（88）AP1117 系列 …… 68
（89）AP1212HSL-13 …… 68
（90）AP1212L …… 68
（91）AP1513 …… 68
（92）AP1520 …… 69
（93）AP1533 …… 69
（94）AP1534 …… 69
（95）AP2132MP-2.5TR …… 69
（96）AP2191SG-13 …… 69
（97）AP3003-5.0 …… 70
（98）AP3502 …… 70
（99）AP3503 …… 70
（100）APA2176A …… 70
（101）AS179-92 …… 71
（102）ASM3P623S00EG-16-TR …… 71
（103）AT24C02BN-10SU-1.8 …… 71
（104）AT24C08 …… 71
（105）AT24C32AN …… 72
（106）AT49F001N 系列 …… 72
（107）ATBM8846 …… 72
（108）AX2002 …… 74
（109）AX2003 …… 74
（110）AZ1117-3.3 …… 74
（111）AZ34063A …… 75
（112）AZ358 系列 …… 75
（113）AZ4558 …… 75
（114）BA08SFP …… 75
（115）BA4558F …… 75
（116）BA7655AF …… 76
（117）BA7657F …… 76
（118）BCM3411B …… 76
（119）BCM3556 …… 77
（120）BD35331F-E2 …… 85
（121）BD3888FS …… 86
（122）BD4742G-TR …… 86
（123）BD4746G …… 86
（124）BD5451 …… 87
（125）BD6516F …… 87
（126）BD9130EFJ-E2 …… 87
（127）BD9775FV …… 88
（128）BH3543F …… 88
（129）BH3547F …… 88
（130）BIT3106 …… 89
（131）BR24L08F-WE2 …… 89

（132）BR24L16F …… 89
（133）BR24L32F－WE2 …… 90
（134）BU4052BF …… 90
（135）BU4053 …… 90
（136）BU9580KVT …… 91
（137）BUF16821AIPWPR …… 92
（138）CAT24WC08W-T …… 93
（139）CD4053BNSR …… 93
（140）CE2826 …… 93
（141）CM2021 …… 94
（142）CM2021-00TR …… 94
（143）CS4334 …… 95
（144）CS4340 …… 95
（145）CS4344 …… 96
（146）CS5340 …… 96
（147）CS8416-CZZR …… 96
（148）CXA1875AM/AP …… 97
（149）CXA2019AQ-T4 …… 97
（150）CXA2040AQ …… 98
（151）CXA2069Q …… 99
（152）CXA2089Q-T6 …… 100
（153）CXA2163AQ-T6 …… 101
（154）CXA2171-T6 …… 102
（155）CXA2189Q …… 103
（156）CXD1976R-T6 …… 105
（157）CXD2064Q-T6 …… 106
（158）CXD9841M …… 107
（159）CXD9841P …… 107
（160）CXP7500P10S-1 …… 108
（161）DRV601RTJR …… 109
（162）DRV602 …… 109
（163）DS1339 …… 110
（164）DS3984 …… 110
（165）DS3988 …… 110
（166）DS3991 …… 111
（167）DS3992 …… 112
（168）DS3994 …… 112
（169）DS90C383A …… 113
（170）DS90C385 …… 114
（171）DS90C386 …… 115
（172）DS90C387 …… 116
（173）DS90CF383A …… 118
（174）EDD1216AATA-6B-E …… 119
（175）EM638165TS-6G …… 120
（176）EM6A9160TS-5GM …… 121
（177）EM6A9320BI-5MGN …… 122
（178）EN25B32 …… 125
（179）EN25F16 …… 125
（180）EN25F32-100HIP …… 126
（181）EN25F40 …… 126
（182）EN25F80-100 …… 126
（183）EN25Q16A …… 126
（184）EN25Q32 …… 126
（185）EPCS16SI8N …… 127
（186）EPM240T100C5N …… 127
（187）EUP3482 …… 129
（188）F25L008A …… 129
（189）F9222L …… 129
（190）FA5501AN …… 130
（191）FA5502M/P …… 130
（192）FA5541N …… 130
（193）FA5571 …… 130
（194）FAN6755W …… 131
（195）FAN7313 …… 131
（196）FAN7529 …… 131
（197）FAN7530 …… 131
（198）FAN7602 …… 132
（199）FLI10620H-AA …… 132
（200）FLI2300、FLI2310 …… 134
（201）FLI8532 …… 138
（202）FMS6143 …… 146
（203）FP5001 …… 146
（204）FP6102 …… 146

（205）FQSC1565 …… 147
（206）FRC9419A、FRC9428A、FRC9429A …… 147
（207）FSAV330 …… 150
（208）FSD210 …… 150
（209）FSFR1700 …… 150
（210）FSP3132 …… 150
（211）FSQ0265R …… 151
（212）FSQ0365、FSQ0265、FSQ0165、FSQ321、FSQ311 …… 151
（213）FSQ0465 …… 151
（214）FSQ0465RS、FSQ0465RB …… 151
（215）FSQ0565R、FSQ0765R …… 151
（216）FSQ0765 …… 152
（217）FSQ510 …… 152
（218）FSUSB20 …… 152
（219）FSUSB30MUX …… 152
（220）GD25Q32BSIG …… 152
（221）GL850 …… 153
（222）GM1501 …… 153
（223）GM2115/25 …… 159
（224）GM2121 …… 163
（225）GM5020 …… 166
（226）GM5115 …… 171
（227）GM5120 …… 175
（228）GM5160 …… 179
（229）GM5221 …… 182
（230）H5PS5162FFR-S6C …… 186
（231）H5TQ1G63BFR …… 187
（232）HD2812 …… 189
（233）HD64F3687H …… 191
（234）HEF4052B …… 193
（235）HT48R06A …… 193
（236）HX6202A …… 193
（237）HX6203A …… 200
（238）HY27UF082G2B-TPCB …… 206
（239）HY27US08121B-TPCB/TPB …… 207
（240）HY57V161610ETP-7 …… 208
（241）HY57V281620HCT-H …… 209
（242）HY57V641620FTP …… 210
（243）HY5DU281622ETP-5 …… 211
（244）HY5DU56822、HY5DU561622 …… 212
（245）HYB18T512160AF-3S …… 213
（246）HYB25DC256160CF-5 …… 215
（247）HYB25DC256163CE-4 …… 216
（248）ICE2A165、ICE2A265、ICE2A365 …… 218
（249）ICE2PCS02G …… 218
（250）ICE3B0565 …… 218
（251）ICE3DS01L …… 218
（252）ICL3232CBNZ …… 218
（253）ICS307 …… 219
（254）IDT2309A-1DCG …… 219
（255）IN369CC …… 220
（256）IP101ALF …… 221
（257）IP4776 …… 222
（258）IRU3037/CS …… 223
（259）IS62WV2568BLL …… 223
（260）ISL6539CAZ …… 224
（261）ISP1504ABS …… 225
（262）IT2418 …… 225
（263）ITE6633 …… 226
（264）IXB405WJ …… 228
（265）IXB428WJ …… 233
（266）IXB991WJQZ …… 234
（267）JLC1562BFEL …… 234
（268）K4D263238F-QC50 …… 234
（269）K4D263238F-UC50T …… 236
（270）K4D263238G-VC36T …… 238
（271）K4D551638H …… 241
（272）K4H561638F …… 242

（273）K4S640832K …… 244
（274）K4S641632K …… 245
（275）K4T1G164QE-HCF7…… 246
（276）K4T1G164QQ …… 247
（277）K6274D…… 248
（278）K6F2008V2E-LF70000…… 249
（279）K6T4016V3B-TB70 …… 249
（280）K6X1008C2D…… 250
（281）K9F1G08U0C-PCBO …… 251
（282）K9F2G08U0C…… 252
（283）K9GAG08X0M-PCB0/BIB0…… 253
（284）KA7500C…… 254
（285）KA75270Z …… 254
（286）KZ4E064311TFP…… 254
（287）L5970D …… 258
（288）L5972D …… 258
（289）L6384D …… 258
（290）L6561、L6561D…… 258
（291）L6563 …… 258
（292）L6599D …… 259
（293）LA42102 …… 259
（294）LA42205 …… 260
（295）LA4525 …… 260
（296）LA4635A …… 260
（297）LA7217M…… 260
（298）LA75503V …… 261
（299）LD7522 …… 261
（300）LD7523PS…… 262
（301）LD7575 …… 262
（302）LM2679T-12…… 262
（303）LM4558 …… 262
（304）LM833 …… 262
（305）LP2951CM…… 263
（306）LP2995…… 263
（307）LP2996…… 263
（308）LT1615ES5…… 263
（309）LT1617ES5 ……263
（310）LTC1872ES6……264
（311）LV4052A……264
（312）LV4920H……264
（313）LX6501……265
（314）M12L16161A-5TG ……266
（315）M12L64322A ……267
（316）M13S128168A ……268
（317）M24128-BWMN6T……270
（318）M24C02MN ……270
（319）M24C02W6……270
（320）M24C04……270
（321）M24C16MN ……270
（322）M24C32-WMN6TP ……271
（323）M29W160ET……271
（324）M29W800DB70N6 ……272
（325）M51348AFP……273
（326）M52042FP……273
（327）M52347FP-TE……274
（328）M52758FP……274
（329）M52760E……275
（330）M52797FP……275
（331）M62320FP……276
（332）M62332FP……276
（333）M62392FP……276
（334）M88DC2800……277
（335）MA102CA ……278
（336）ma103aa ……278
（337）ma9884……282
（338）MAP4400A-QA-B2-501-T ……285
（339）MAX15023ETG……286
（340）MAX1512、 MAX1512ETA ……287
（341）MAX1513……287
（342）MAX1514……288
（343）MAX1530……288
（344）MAX1531……289

（345）MAX1644EAE …… 289
（346）MAX16801A、 MAX16801B、MAX16802A、 MAX16802B … 290
（347）MAX16809 …… 290
（348）MAX16810 …… 291
（349）MAX16818 …… 291
（350）MAX16821、MAX16821A、MAX16821B、MAX16821C…… 292
（351）MAX17014 …… 293
（352）MAX17075 …… 294
（353）MAX17108 …… 294
（354）MAX17113 …… 295
（355）MAX17119DS …… 295
（356）MAX17126B …… 296
（357）MAX1809EEE …… 297
（358）MAX232A …… 297
（359）MAX232ECWE …… 298
（360）MAX25L8005M2I15G …… 298
（361）MAX3232C …… 298
（362）MAX3232CDR …… 299
（363）MAX4550 …… 299
（364）MAX6457 …… 300
（365）MAX8709B …… 300
（366）MAX8722C …… 300
（367）MAX8728 …… 301
（368）MAX8729 …… 302
（369）MAX8751 …… 302
（370）MAX8784 …… 303
（371）MAX9668ETP+ …… 304
（372）MAX9679A …… 304
（373）MAX9713 …… 305
（374）MAX9741 …… 305
（375）MB39C011A …… 306
（376）MB86391 …… 307
（377）MB88141A …… 311
（378）MB91305 …… 311
（379）MB91306RPFV …… 315
（380）MBM29LV800TA …… 317
（381）MC14016BDR2 …… 318
（382）MC14053BDR2G …… 318
（383）MC14066BDR2G …… 319
（384）MC33262D …… 319
（385）MCZ3001D …… 319
（386）MD3221N …… 320
（387）MIC2009YM6-TR …… 320
（388）MM1501XNRE …… 321
（389）MM1501XNRE …… 321
（390）MM1505XN …… 321
（391）MM1506XN …… 321
（392）MM1519XQ …… 321
（393）MM1616 …… 323
（394）MM1631 AJBE …… 323
（395）MM3286CFBE …… 323
（396）MM502 …… 324
（397）MP1410E …… 324
（398）MP1410ES …… 325
（399）MP1411 …… 325
（400）MP1430 …… 325
（401）MP1482DS …… 325
（402）MP1484 …… 326
（403）MP1494 …… 326
（404）MP1540 …… 326
（405）MP1580 …… 326
（406）MP1582 …… 326
（407）MP1583DN …… 327
（408）MP1584/EN …… 327
（409）MP1593DN …… 327
（410）MP1842 …… 327
（411）MP2108DQ …… 327
（412）MP2208DL-LF-Z …… 328
（413）MP2212DN …… 328
（414）MP2270 …… 328

（415）MP2301E …… 328
（416）MP2307DN …… 329
（417）MP2355DN-LF-Z …… 329
（418）MP2359 …… 329
（419）MP2367DN …… 329
（420）MP6211DH …… 329
（421）MP6231DN …… 330
（422）MP7722 …… 330
（423）MP8706EN-C247-LF-Z …… 330
（424）MP8708EN …… 330
（425）MP9583 …… 331
（426）MPS1482 …… 331
（427）MS81V26000-12TB …… 331
（428）MSD116L …… 333
（429）MSD119 …… 338
（430）MSD6I981BTC …… 343
（431）MSD809 …… 351
（432）MSH9000 …… 353
（433）MSH9010 …… 354
（434）MSP3410G …… 354
（435）MSP3411G-QA-B11 …… 356
（436）MSP3415G …… 357
（437）MSP3440G …… 359
（438）MSP3450G …… 360
（439）MSP3453G …… 362
（440）MSP3463G …… 363
（441）MSP4411K …… 364
（442）MSP4450K-VK-EB-000 …… 366
（443）MSP4458G-C4 …… 368
（444）MST3361CMK-LF-170 …… 369
（445）MST3383 …… 371
（446）MST3583M …… 374
（447）MST5151 …… 376
（448）MST518 …… 379
（449）MST5250LA/5251LA …… 382
（450）MST69981CLD …… 387
（451）MST6M15JS …… 392
（452）MST6M161LG、MST6M181VG、MST6M182VG …… 396
（453）MST6M182VS …… 401
（454）MST6M48RHS-LF …… 405
（455）MST6M48RVS …… 409
（456）MST6M68FQ …… 414
（457）MST6M69L …… 419
（458）MST6X89BL …… 424
（459）MST718BU …… 430
（460）MST9883C …… 432
（461）MST9885B …… 434
（462）MST99981CLD-LF-1 …… 435
（463）MST99A88M …… 440
（464）MST9U89AL-LF …… 445
（465）MST9U89CL …… 450
（466）MSTA9002 …… 455
（467）MT48LC4M16A2 …… 459
（468）MT5301C …… 460
（469）MT5325 …… 465
（470）MT5326 …… 478
（471）MT5501 …… 494
（472）MT8202G …… 499
（473）MT8222 …… 506
（474）MT8226 …… 511
（475）MT8227 …… 517
（476）MTV412M …… 519
（477）MTV416GMF …… 520
（478）MX25L1605AM2C-15G …… 521
（479）MX25L1605DM2I-120 …… 521
（480）MX25L3205 …… 521
（481）MX25L4005 …… 522
（482）MX25L6405DMI-12G …… 522
（483）MX25L6445E …… 522
（484）MX25LV020 …… 522
（485）MX29LV040 …… 523

（486）MX29LV160BT…… 523
（487）MX29LV800B…… 524
（488）MX3000AS…… 525
（489）NAND128W3A2BN6F …… 526
（490）NCP1013…… 527
（491）NCP1014…… 527
（492）NCP1027…… 527
（493）NCP1207…… 527
（494）NCP1217、NCP1217A…… 527
（495）NCP1230…… 528
（496）NCP1271…… 528
（497）NCP1377…… 528
（498）NCP1385A…… 528
（499）NCP1395AP…… 529
（500）NCP1606…… 529
（501）NCP1653A…… 529
（502）NCP301LSN18T1G…… 529
（503）NCP33262…… 530
（504）NJM2070M…… 530
（505）NJM2123M…… 530
（506）NJM2125F …… 530
（507）NJM2147M…… 531
（508）NJM2150V…… 531
（509）NJM2188 …… 531
（510）NJM2377M…… 532
（511）NJM2584M…… 532
（512）NJM2750M-TE1…… 532
（513）NJM3404AM-TE1…… 533
（514）NJM4560M…… 533
（515）NJM4565V…… 533
（516）NJM4580V…… 533
（517）NJU26206…… 534
（518）NJU26901 …… 534
（519）NJW1142 …… 535
（520）NJW1144 …… 535
（521）NJW1303V …… 536
（522）NLASB3157DFT2G ……536
（523）NT5TU128M8DE ……537
（524）NT952E ……538
（525）NTP3000 ……541
（526）NTP3000A ……542
（527）NTP-3100L……543
（528）NTP8230 ……544
（529）NXP2071 ……545
（530）OB3318 ……545
（531）OZ960……546
（532）OZ961ISN ……546
（533）OZ964SN ……547
（534）OZ9902C……547
（535）OZ9926A……547
（536）OZ9938……548
（537）OZ9939……548
（538）OZ9976……549
（539）OZ9982……549
（540）P89C61X2 ……549
（541）PACVGA200 ……551
（542）PCA8563T……551
（543）PCA9554A ……551
（544）PCA9555 ……552
（545）PCF8574T ……552
（546）PCF8575……553
（547）PCM1754 ……553
（548）PCM1800E……553
（549）PCSQ0565R ……554
（550）PI3HDMI1212ABE……554
（551）PI5V330 ……556
（552）PI5V330/PI5V330Q……556
（553）PIC12F629、PIC12F675……556
（554）PIC16F1933I……557
（555）PIV314 ……558
（556）PMC25L080……559
（557）PQ018EZ5……559

（558）PQ033EZ01ZP…… 559
（559）PQ05DZ1U…… 559
（560）PQ09DZ1U…… 560
（561）PQ1CX12H…… 560
（562）PQ1CY1032ZP…… 560
（563）PQ1CZ21H2ZP…… 560
（564）PQ1CZ41H2ZP…… 560
（565）PQ1L503M2SP…… 560
（566）PQ200WNA…… 561
（567）PRTR5V0U4D…… 561
（568）PS201 /PS301 …… 561
（569）PS25LV020…… 562
（570）PS25VF040…… 563
（571）PS321…… 563
（572）PS331…… 564
（573）PT2314…… 566
（574）PT2330…… 566
（575）PT7C4372A/B …… 567
（576）PT7M7825ST…… 567
（577）PW113 …… 567
（578）PW1306 …… 571
（579）PW25VF040 …… 575
（580）R2A15112…… 575
（581）R2S15900…… 576
（582）RC4558 …… 577
（583）RCR2006 …… 577
（584）RCR2007 …… 577
（585）RCR2564 …… 577
（586）RCR2565 …… 578
（587）RT34063A …… 578
（588）RT8110 …… 578
（589）RTL8101E …… 578
（590）RV5C387A-E2…… 579
（591）S2300 …… 580
（592）S24CS02J…… 584
（593）S25FL040A0LVFI001…… 584
（594）S29GL064 ……584
（595）S29GL128N90TFIR10……585
（596）S-35380 ……586
（597）SA612AD……586
（598）SA7454、SA7454H……587
（599）SA7496L、SA7496LS……587
（600）SAA5264、SAA5265……587
（601）SAA7113H ……589
（602）SAA7114E、SAA7114H……590
（603）SAA7115 ……592
（604）SAA7117AH ……593
（605）SAA7128AH、SAA7129AH ……596
（606）SAA7154E、SAA7154H……597
（607）SC1102 ……601
（608）SC1104 ……601
（609）SC2595STR……601
（610）SC4215ISTRT……601
（611）SC424MLTRT ……602
（612）SC4519STRT ……602
（613）SC4524BSETRT ……602
（614）SC7314S……603
（615）SDA5550M-QB-T……603
（616）SDA6000 ……605
（617）SG5859A ……608
（618）SG6518……608
（619）SG6905……608
（620）SG6961……609
（621）SiI164 ……609
（622）SiI169 ……610
（623）SiL9021 ……612
（624）SiL9023 ……615
（625）SM5301BS ……618
（626）SMA-E1017 ……619
（627）SN65LVDS179DGKR ……619
（628）SN74AHC14PWR……619
（629）SN74CBT3253 ……619

（630）SN74CBT3257 …… 620
（631）SN74LV08A …… 620
（632）SN74LV125A …… 620
（633）SN74LV4052 …… 621
（634）SSC2001 …… 621
（635）SSC9502S/SSC9512S …… 621
（636）SSC9512 …… 622
（637）SST25LF080A …… 622
（638）ST3232CDR …… 622
（639）ST8024CDR …… 623
（640）STA323W …… 623
（641）STA333BW …… 624
（642）STA335BW …… 625
（643）STA559BW …… 625
（644）STMAV335 …… 626
（645）STR-A6059H …… 626
（646）STR-A6069H …… 627
（647）STR-A6159M …… 627
（648）STR-A6351 …… 627
（649）STR-E1565 …… 627
（650）STR-T2268 …… 628
（651）STR-V152 …… 628
（652）STR-W5667 …… 628
（653）STR-W6252 …… 628
（654）STR-X6759N …… 629
（655）STR-X6769 …… 629
（656）STV8357 …… 629
（657）STV83L7F …… 631
（658）SVP-AX-256 …… 633
（659）SVPEX-SREVB …… 638
（660）SY8009 …… 643
（661）SY8009A …… 643
（662）SY8122 …… 643
（663）SY8122A …… 643
（664）SY8123 …… 644
（665）SYA105 …… 644
（666）TA1217AF …… 644
（667）TA1318AF …… 645
（668）TA1343N …… 645
（669）TA2020 …… 646
（670）TA2024 …… 646
（671）TA8246AHQ …… 647
（672）TAA2008 …… 647
（673）TAS3108 …… 648
（674）TAS3124D2 …… 649
（675）TAS5001PFBR …… 649
（676）TAS5101DAPR …… 650
（677）TAS5122DCAR …… 651
（678）TAS5706 …… 652
（679）TAS5707A …… 653
（680）TAS5711 …… 654
（681）TB1274 …… 655
（682）TB1274AF …… 656
（683）TC4052BT …… 657
（684）TC58DVM72A1TG00 …… 658
（685）TC74LCX157FT …… 659
（686）TC74LCX244FT …… 659
（687）TC74LCX244FT …… 659
（688）TC74LVX125FT …… 660
（689）TC74VCX574FT …… 660
（690）TC74VCX74FT …… 661
（691）TC74VHC32T …… 661
（692）TC7WB126FK …… 661
（693）TC90A69 …… 662
（694）TC90A69F …… 662
（695）TDA1308 …… 663
（696）TDA15063H …… 663
（697）TDA1517/P …… 665
（698）TDA1554Q …… 666
（699）TDA16888 …… 666
（700）TDA18273 …… 666
（701）TDA1905 …… 667

（702）TDA19997 …… 668
（703）TDA2616 …… 670
（704）TDA2822M …… 670
（705）TDA7266 …… 670
（706）TDA7268 …… 670
（707）TDA7297SA …… 671
（708）TDA7440D …… 671
（709）TDA7490L …… 672
（710）TDA8759 …… 672
（711）TDA8932 …… 674
（712）TDA8932BTW/33BTW …… 675
（713）TDA8946J …… 675
（714）TDA9178 …… 676
（715）TDA9181T …… 676
（716）TDA9808T …… 677
（717）TDA9881TS …… 677
（718）TDA9885/TDA9886 …… 678
（719）TDA9885T …… 678
（720）TDA9950 …… 679
（721）TDA9955HL …… 679
（722）TEA6422DT …… 681
（723）TFA9810T …… 682
（724）TFA9842FJ …… 682
（725）TFA9843AJ …… 683
（726）TFP403 …… 683
（727）TFP501PZP …… 685
（728）THC63LVD1023 …… 687
（729）THC63LVD103 …… 690
（730）THC63LVD104A …… 691
（731）THC63LVD823 …… 692
（732）THC63LVDM83A …… 694
（733）THC63LVDM83R …… 695
（734）TK15420 …… 696
（735）TL062 …… 697
（736）TL062CD …… 697
（737）TL2425MC …… 697
（738）TL7705A …… 701
（739）TLC2932IPWR …… 701
（740）TLC7733 …… 702
（741）TMDS351 …… 702
（742）TMP86FS49AUG …… 703
（743）TMP88PS34 …… 705
（744）TNY264 …… 706
（745）TNY266P …… 706
（746）TPA1517 …… 706
（747）TPA3002D …… 707
（748）TPA3004D2 …… 708
（749）TPA3008D2 …… 709
（750）TPA3100D2 …… 710
（751）TPA3110D2PWPR …… 711
（752）TPA3113D2 …… 711
（753）TPA3121D2 …… 712
（754）TPA3123D2PWPR …… 712
（755）TPA3124D2 …… 713
（756）TPA6110A2DGNRG4 …… 713
（757）TPA6111A2 …… 713
（758）TPA6132A2 …… 714
（759）TPS2042BDRG4 …… 714
（760）TPS40055 …… 714
（761）TPS5124DBT …… 715
（762）TPS54331 …… 715
（763）TPS54350 …… 715
（764）TPS54519 …… 716
（765）TPS62110RSAR …… 716
（766）TPS65161 …… 717
（767）TPS65162RGZR …… 717
（768）TS5A3157 …… 718
（769）TUSB2046B …… 718
（770）TVP5146 …… 719
（771）TVP5147 …… 721
（772）TVP5150APBSR …… 722
（773）TVP5160 …… 723

（774）TW9910DANA2-GR…… 726
（775）UC3854BN …… 727
（776）UCC28019DR…… 727
（777）UDA1334BTS …… 727
（778）UDA1380…… 728
（779）UPD64084 …… 728
（780）UPD78F0513AGA-GAM-AX…… 730
（781）USB2512A_AEZG …… 731
（782）V385AGLF …… 732
（783）VCT49xyl、VCT48xyl …… 733
（784）VCT6973G…… 736
（785）VCT77VWP…… 740
（786）VIPer22A …… 745
（787）VPC3230D…… 745
（788）VSP9427BC3T …… 747
（789）W25X128FIG …… 750
（790）W25X64FIG …… 750
（791）W39L040AP …… 750
（792）W78E516B…… 751
（793）W79E632 …… 752
（794）W9425G6…… 753
（795）WM8727GED/RV …… 754
（796）WM8738 …… 755
（797）WM8766 …… 755
（798）WM8776 …… 756
（799）WM9710 …… 757
（800）WT61P8-RN440WT…… 758
（801）WT6702F …… 759
（802）XC18V02-VQG44CES ……759
（803）XC2C32A-6VQG44C ……760
（804）XC2S50-5TQG144C……761
（805）XRA10324AF ……764
（806）YDA138 ……764
（807）Z86229 ……765
（808）μPD485505……765
附录 A 数字化查询光盘使用说明……766
A.1 概述……766
A.2 系统安装……766
A.2.1 运行环境……766
A.2.2 安装步骤……766
A.2.3 启动《最新常用液晶电视集成块速查手册》数字化查询光盘……768
A.2.4 注册《最新常用液晶电视集成块速查手册》数字化查询光盘……768
A.2.5 卸载《最新常用液晶电视集成块速查手册》数字化查询光盘……769
A.3 主界面介绍……770
A.3.1 功能划分……770
A.3.2 菜单区……770
A.3.3 工具栏区……771
A.3.4 导航区……771
A.3.5 资料显示区……771
A.4 主要功能使用介绍……773
A.4.1 数据查询……773
A.4.2 数据收藏……775

1. 本书查询说明

本书由本书查询说明、集成电路速查表以及配套数字化查询光盘 3 部分组成。其中，集成电路速查表部分按集成电路型号的拼音升序，采用电脑自动排序。每一个集成电路由引脚号、引脚符号、引脚功能、参数（可选）和备注五部分组成。本书配套光盘中的集成电路内部框图和应用电路部分主要列举最常用和最新型集成电路的内部框图和参考应用电路。为方便读者查询，以下对每一项进行具体说明：

（1）引脚号：引脚号是指集成电路的实际引脚编号，在电路板上一般都有全部或关键引脚的编号标记。判断集成电路的引脚可以集成电路的缺口标记或凹口标记为准找到集成电路的第①脚。方法是将集成电路放在桌面上，俯视集成电路的缺口或凹口，缺口或凹口的左边第一脚即为集成电路的①脚，对于双列集成电路来说，右边则为最后一脚，对于单列集成电路来说，最后端则为最后一脚，中间的引脚依次排列。

（2）引脚代码：引脚代码是指集成电路引脚功能英文（缩写）标记。有些集成电路上直接标注了该代码，有些集成电路则没有标注。

（3）引脚功能：引脚功能实质上就是引脚代码的中文含意，是指该引脚的具体功能。同一块集成电路的引脚功能是基本固定的，但应用在不同的电路中，部分引脚的功能稍有变化，甚至成为未用引脚。

（4）参数：本书的集成电路参数栏的参数有两种可能：一种是该集成电路不应用在任何电气设备上的开路电阻值或应用在具体液晶电视上的对地电阻值，用 *R* 表示（单位为 kΩ）；另一种是该集成电路应用在液晶电视上的直流电压，用 *U* 表示，单位为 V，其中，动/静 V 或静/动 V 分别表示动态或静态电压。*R*+表示指针式万用表的红表笔（或数字万用表黑表笔）接地（或接集成电路的固定引脚，针对开路电阻而言），黑表笔（或数字万用表红表笔）接引脚所测的电阻，*R*−表示指针万用表黑表笔（或数字万用表红表笔）接地（或接集成电路的固定引脚，针对开路电阻而言），红表笔（或数字万用表黑表笔）接引脚所测的电阻。*U* 表示正常工作状态，即我国传统工作频率和扫描频率下的直流电压。本书数据未标明在具体机型上测得，则为不应用在具体电气设备上的参数值或应用在最常用电器上的参考数据。

主要参数栏：电源引脚及电压、复位引脚、振荡引脚等关键引脚的电压或电阻，有些集成电路介绍该集成电路不应在任何液晶电视上的开路电阻值，或应用在具体液晶电视上的对地电阻值。少数集成电路还介绍了应用在某一液晶电视上的电压值。

（5）备注：备注主要介绍集成电路的封装形式、电源、复位引脚、振荡引脚、内部框图和参考应用电路（以上项目因集成电路而异，不一定完全具备，故均为可选项，内部框图和参考应用电路的查询方法见附录 A）。另外，还介绍了部分集成电路的主要用途以及参数取自具体液晶电视名称及型号等项目。

2. 集成电路速查表

（1）24C02

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	该集成电路为 I^2C 串行 E^2PROM
2	NC	空脚	
3	NC	空脚	
4	GND	地	
5	SDA	串行地址/数据输入与输出	
6	SCL	串行时钟	
7	WP	写保护	
8	VCC	电源	

（2）24C04

引脚号	引脚符号	引 脚 功 能	备　　注
1	A0	地址信号	24C04 为串行接口电可擦写存储器，应用电路见附图 2-1（以应用在康佳 LED32MS92C、6M48 机心液晶电视上为例）
2	A1	地址信号	
3	A2	地址信号	
4	GND	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	WP	写保护	
8	VCC	电源	

（3）24C64

引脚号	引脚符号	引 脚 功 能	备　　注
1	A0	地址信号	该集成电路为 CMOS 的 I^2C 总线 64KB 电可擦除可编程 ROM，应用电路见附图 2-2（以应用在长虹 LS30 机心液晶电视为例）
2	A1	地址信号	
3	A2	地址信号	
4	GND	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	WP	写保护	
8	VCC	电源	

（4）24LC21

引脚号	引脚符号	引 脚 功 能	电压/V	电阻 $R+/R-$/kΩ	备　　注
1	NC	空脚	0	0/0	1. 封装：采用 8 脚 PDIP、SOIC 封装 2. 用途：存储器 3. 应用领域：TCL 液晶电视与熊猫、海信、厦华、夏普等电视上 4. 关键参数：电源电压 2.5～5.5V 5. 此数据为在熊猫 32L01 电视上测得
2	NC	空脚	0	0/0	
3	NC	空脚	0	0/0	
4	V_{SS}	地	0	0/0	
5	SDA	串行地址/数据输入与输出	5.01	4.22/5.49	
6	SCL	串行时钟（双向模式）	5.01	4.22/5.49	
7	VCLK	串行时钟（传输模式）	5.01	3.01/3.01	
8	VCC	电源	5.01	0.98/0.98	

（5）24LC32A

引脚号		引脚符号	引脚功能	备注
PDIP/SOIC/TSSOP/MSOP	TSSOP			
1	3	A0	地址输入	1. 封装：采用 8 脚 PDIP/SOIC/TSSOP/MSOP 与 8 脚 TSSOP 封装 2. 用途：32kbit I^2C 串行 E^2PROM 3. 应用领域：液晶电视 4. 关键参数：VCC 引脚电压范围为 2.5～5.5V，VCC 引脚最大极限电压为 6.5V 5. 引脚排列及内部框图见附图 2-3，应用电路见附图 2-4（以应用在 TCL LCD40B03-P 液晶电视上为例）
2	4	A1	地址输入	
3	5	A2	地址输入	
4	6	VSS	地	
5	7	SDA	串行数据	
6	8	SCL	串行时钟	
7	1	WP	写保护	
8	2	VCC	电源	

（6）24LC512

引脚号	引脚符号	引脚功能	备注
1	A0	地址输入	该集成电路为 I^2C 串行 E^2PROM，应用电路见附图2-5(以应用在LG 42PG60UD液晶电视上为例)
2	A1	地址输入	
3	A2	地址输入	
4	VSS	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	WP	写保护	
8	VCC	电源	

（7）25LC320-I

引脚号	引脚符号	引脚功能	备注
1	CS	芯片选择输入	该集成电路为 32KB 2.5V SPI 总线串行 E^2PROM，采用 DIP/SOIC 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-6(以应用在夏普 32BV6E 液晶电视上为例)
2	SO	串行数据输出	
3	WP	写保护	
4	VSS	地	
5	SI	串行数据输入	
6	SCK	串行时钟输入	
7	HOLD	保持输入	
8	VCC	电源（2.5~5.5V）	

（8）25LC640-I/SN

引脚号	引脚符号	引脚功能	备注
1	CS	芯片选择输入	该集成电路为 64KB SPI 总线串行 E^2PROM，采用 PDIP/SOIC 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-7(以应用在夏普 32BV6E 液晶电视上为例)
2	SO	串行数据输出	
3	WP	写保护	
4	VSS	地	
5	SI	串行数据输入	
6	SCK	串行时钟输入	
7	HOLD	保持输入	
8	VCC	电源电压	

（9）74AHC1G08W

引脚号	引脚符号	引脚功能	电压/V	备注
1	A	数据输入	3.3	该集成电路为逻辑芯片与门电路，此电压在夏普 LC-42D43U 液晶电视上测得
2	B	数据输入	3.3	
3	GND	地	0	
4	Y	数据输出	3.3	
5	VCC	电源	3.3	

（10）74AHC32

引脚号	引脚符号	引脚功能	电压/V	电阻 $R+/R-$/ kΩ	备　注
1	1A	数据输入	3.32	6.51/4.81	1. 封装：采用 14 脚 SO 与 TSSOP 封装 2. 用途：两路输入四与非门电路 3. 应用领域：电视 4.关键参数：VCC 引脚电压为 2～5～5.5V 5. 此数据在熊猫 32L01 电视上测得
2	1B	数据输入	0	0/0	
3	1Y	数据输出	3.32	4.81/5.32	
4	2A	数据输入	0	0/0	
5	2B	数据输入	0	0/0	
6	2Y	数据输出	0	6.01/6.32	
7	GND	地	0	0/0	
8	3Y	数据输出	0	6.22/6.32	
9	3A	数据输入	0	4.61/7.51	
10	3B	数据输入	0	6.51/4.61	
11	4Y	数据输出	0	6.01/6.51	
12	4A	数据输入	0	0/0	
13	4B	数据输入	0	0/0	
14	VCC	电源	3.32	0.22/0.22	

（11）74HC123

引脚号	引脚符号	引 脚 功 能	备　注
1	$1\overline{A}$	触发输入（负边沿触发）	1. 封装：采用 SO16 脚封装 2. 用途：双稳态触发多谐振荡器与复位 3. 应用领域：应用在 TCL 液晶电视上 4. 关键参数：VCC 引脚电压为 5V
2	1B	触发输入（正边沿触发）	
3	$1\overline{R}_D$	直接低电平复位	
4	$1\overline{Q}$	输出	
5	2Q	输出	
6	2CEXT	外部电容器连接	
7	$2R_{EXT}/C_{EXT}$	外部电阻/电容连接	
8	GND	地	
9	$2\overline{A}$	触发输入（负边沿触发）	
10	2B	触发输入（正边沿触发）	
11	$2\overline{R}_D$	直接低电平复位	
12	$2\overline{Q}$	输出	
13	1Q	输出	
14	$1C_{EXT}$	外部电容器连接	
15	$1R_{EXT}/C_{EXT}$	外部电阻/电容连接	
16	VCC	电源	

（12）74HC14D

引脚号	引脚符号	引 脚 功 能	备　注
1	1A	数据输入	该集成电路为十六进制反相施密特触发器，应用在 LG RT-44NA41 背投电视、LG 42LC2RR 液晶电视等电视上。应用电路见附图 2-8（以应用在 LG 42LC2RR 液晶电视上为例）
2	1Y	数据输出	
3	2A	数据输入	
4	2Y	数据输出	
5	3A	数据输入	
6	3Y	数据输出	
7	GND	地	
8	4Y	数据输出	
9	4A	数据输入	
10	5Y	数据输出	
11	5A	数据输入	
12	6Y	数据输出	
13	6A	数据输入	
14	VCC	电源	

（13）74HC4052

引脚号	引脚符号	引 脚 功 能	备 注
1	2Y0	独立输入/输出	1. 封装：采用 SO16 脚封装 2. 用途：数字 2×4 视频选择开关电路 3. 应用领域：TCL 液晶电视、海信液晶电视等 4. 关键参数：电源电压为−5～+5V 5. 引脚排列及内部框见附图 2-9，应用电路见附图 2-10（以应用在海信 TLM37V88P 液晶电视上为例）
2	2Y2	独立输入/输出	
3	2Z	公共输入/输出	
4	2Y3	独立输入/输出	
5	2Y1	独立输入/输出	
6	$\overline{E}$	使能输入	
7	VEE	负电源电压	
8	GND	地	
9	S1	选择逻辑输入 1	
10	S0	选择逻辑输入 0	
11	1Y3	独立输入/输出	
12	1Y0	独立输入/输出	
13	1Z	公共输入/输出	
14	1Y1	独立输入/输出	
15	1Y2	独立输入/输出	
16	VCC	电源	

（14）74HC4053D

引脚号	引脚符号	引 脚 功 能	备 注
1	2Y1	2 个独立的输入/输出 1	该集成电路为三路双通道模拟多路复用器/多路解复用器，应用在飞利浦 20PF8946/93 机心（LC4.1A AA 液晶电视）上
2	2Y0	2 个独立的输入/输出 0	
3	3Y1	3 个独立的输入/输出 1	
4	3Z	3 个通用输入/输出	
5	3Y0	3 个独立的输入/输出 0	
6	$\overline{E}$	使能输入	
7	VEE	负电源电压	
8	GND	地	
9	S3	选择输入 3	
10	S2	选择输入 2	
11	S1	选择输入 1	
12	1Y0	1 个独立的输入/输出 0	
13	1Y1	1 个独立的输入/输出 1	
14	1Z	1 个公共输入/输出	
15	2Z	2 个公共输入/输出	
16	VCC	电源	

（15）74LCX244MTC

引脚号	引脚符号	引 脚 功 能	备 注
1	$\overline{OE1}$	3 态输出使能输入	该集成电路为低电压缓冲器/线路驱动器，应用电路见附图 2-11（以应用在 LG 42LG6000 液晶电视上为例）
2	I0	输入端	
3	O4	输出端	
4	I1	输入端	
5	O5	输出端	
6	I2	输入端	
7	O6	输出端	
8	I3	输入端	
9	O7	输出端	
10	GND	地	
11	I7	输入端	
12	O3	输出端	
13	I6	输入端	
14	O2	输出端	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
15	I5	输入端	该集成电路为低电压缓冲器/线路驱动器，应用电路见附图 2-11（以应用在 LG 42LG6000 液晶电视上为例）
16	O1	输出端	
17	I4	输入端	
18	O0	输出端	
19	$\overline{OE2}$	3 态输出使能输入	
20	VCC	电源	

（16）74LCX32

引脚号	引脚符号	引 脚 功 能	备　　注
1	1A	数字输入	该集成电路为低电压 CMOS 四路 2 输入或门，采用 14 脚 SOP 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-12（以应用在夏普 LC-37GA6E 液晶电视上为例）
2	1B	数字输入	
3	1Y	数字输出	
4	2A	数字输入	
5	2B	数字输入	
6	2Y	数字输出	
7	GND	地	
8	3Y	数字输出	
9	3A	数字输入	
10	3B	数字输入	
11	4Y	数字输出	
12	4A	数字输入	
13	4B	数字输入	
14	VCC	电源	

（17）74LV126

引脚号	引脚符号	引脚功能	电压/V	电阻 $R+/R-$/kΩ	备　　注
1	1OE	双向输入与输出	4.01	7.61/8.22	1. 封装：采用 14 脚 DIL/SO/SSOP/TSSOP 封装 2. 用途：四缓冲器/线路驱动器（三态） 3. 应用领域：电视 4. 关键参数：VCC 引脚电压为 1～3.3～5.5V 5. 此数据在熊猫 32L01 电视上测得
2	1A	数据输入	3.81	7.22/8.81	
3	1Y	数据输出	3.51	3.61/6.41	
4	2OE	双向输入/输出	0	6.81/7.61	
5	2A	数据输入	2.61	1.41/0.32	
6	2Y	数据输出	1.61	3.61/6.41	
7	GND	地	0	0/0	
8	3Y	数据输出	0.32	3.81/6.41	
9	3A	数据输入	2.61	1.32/1.32	
10	3OE	双向输入与输出	0	6.22/7.61	
11	4Y	数据输出	2.51	3.81/6.61	
12	4A	数据输入	1.52	7.81/9.22	
13	4OE	双向输入与输出	1.52	7.61/10.51	
14	VCC	电源	3.31	0.41/0.31	

（18）74LV374

1	$\overline{OE}$	输出使能	1. 封装：采用 20 脚 DIL/SO/SSOP 封装 2. 用途：触发器 3. 应用领域：长虹 TM150A1 液晶电视 4. 关键参数：工作电压范围为 1～5.5V
2	Q0	数据输入/输出	
3	D0	数据输入	
4	D1	数据输入	
5	Q1	数据输入/输出	
6	Q2	数据输入/输出	
7	D2	数据输入	
8	D3	数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
9	Q3	数据输入/输出	1. 封装：采用 20 脚 DIL/SO/SSOP 封装 2. 用途：触发器 3. 应用领域：长虹 TM150A1 液晶电视 4. 关键参数：工作电压范围为 1～5.5V
10	GND	地	
11	CP	时钟输入	
12	Q4	数据输入/输出	
13	D4	数据输入	
14	D5	数据输入	
15	Q5	数据输入/输出	
16	Q6	数据输入/输出	
17	D6	数据输入	
18	D7	数据输入	
19	Q7	数据输入/输出	
20	VCC	电源	

（19）74LV4052

引脚号	引脚符号	引 脚 功 能	备　　注
1	2Y0	自主的输入输出	该集成电路为声音图像芯片，应用在海信 TLM5229P、TLM4729P 液晶电视上。内部框图见附图 2-13
2	2Y2	自主的输入输出	
3	2Z	公共的输入输出	
4	2Y3	自主的输入输出	
5	2Y1	自主的输入输出	
6	E	输入控制（低电平有效）	
7	VEE	负极电压	
8	GND	地	
9	S1	选择输入	
10	S0	选择输入	
11	1Y3	自主的输入输出	
12	1Y0	自主的输入输出	
13	1Z	公共的输入输出	
14	1Y1	自主的输入输出	
15	1Y2	自主的输入输出	
16	VCC	电源	

（20）74LVC14A

引脚号	引脚符号	引 脚 功 能	备　　注
1	1A	数据输入	该集成电路为六角反相施密特触发器，应用在长虹 LS02 机心（LT47528F、LT42528F、LT42518F、LT32518、LT26518 等机型）液晶电视上，内部结构及应用电路见附图 2-14（以应用在长虹 LS02 机心液晶电视上为例）
2	1Y	数据输出	
3	2A	数据输入	
4	2Y	数据输出	
5	3A	数据输入	
6	3Y	数据输出	
7	GND	地	
8	4Y	数据输出	
9	4A	数据输入	
10	5Y	数据输出	
11	5A	数据输入	
12	6Y	数据输出	
13	6A	数据输入	
14	VCC	电源	

（21）74LVC14APW

引脚号	引脚符号	引 脚 功 能	备　　注
1	1A	数据输入	该集成电路为六角反相施密特触发器，应用在飞利浦 42PF7320/93、LG 52LG70ED-CA 等液晶电视上，应用电路见附图 2-15（以应用在 LG 52LG70ED-CA 液晶电视上为例）
2	1Y	数据输出	
3	2A	数据输入	
4	2Y	数据输出	
5	3A	数据输入	
6	3Y	数据输出	
7	GND	地	
8	4Y	数据输出	
9	4A	数据输入	
10	5Y	数据输出	
11	5A	数据输入	
12	6Y	数据输出	
13	6A	数据输入	
14	VCC	电源	

（22）74LVC157

引脚号	引脚符号	引脚功能	电压/V	备　　注
1	SELECT	公共数据选择输入	3.31	1. 封装：采用 16 脚 SO/SSOP/TSSOP 封装 2. 用途：双输入多路复用器 3. 应用领域：电视 4. 关键参数：电源电压范围为 1.2～3.6V 5. 此数据在夏普 LC-20B2EA 液晶电视上测得
2	1A	数据输入	1.99	
3	1B	数据输入	1.99	
4	1Y	复用器输出	1.99	
5	2A	数据输入	3.31	
6	2B	数据输入	3.31	
7	2Y	复用器输出	3.31	
8	GND	地	0	
9	3Y	复用器输出	0	
10	3B	数据输入	0	
11	3A	数据输入	0	
12	4Y	复用器输出	0	
13	4B	数据输入	0	
14	4A	数据输入	0	
15	$\overline{E}$	使能输入	0	
16	VCC	电源	3.31	

（23）74LVC245A

引脚号	引脚符号	引 脚 功 能	备　　注
1	DIR	方向控制	该集成电路为低压 CMOS 八路总线收发器，应用电路见附图 2-16（以应用在 LG 55LD650 液晶电视上为例）
2	A0	数据输入与输出	
3	A1	数据输入与输出	
4	A2	数据输入与输出	
5	A3	数据输入与输出	
6	A4	数据输入与输出	
7	A5	数据输入与输出	
8	A6	数据输入与输出	
9	A7	数据输入与输出	
10	GND	地	
11	B7	数据输入与输出	
12	B6	数据输入与输出	
13	B5	数据输入与输出	
14	B4	数据输入与输出	
15	B3	数据输入与输出	
16	B2	数据输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
17	B1	数据输入与输出	该集成电路为低压 CMOS 八路总线收发器，应用电路见附图 2-16（以应用在 LG 55LD650 液晶电视上为例）
18	B0	数据输入与输出	
19	OE	输出使能输入	
20	VCC	电源	

（24）74LVC2G14G

引脚号	引脚符号	引 脚 功 能	备　　注
1	A1	数据输入	该集成电路为双反相施密特触发器，工作电压为 1.65~5.5V，应用在夏普 LCD-32Z100A 液晶电视上
2	GND	地	
3	A2	数据输入	
4	Y2	数据输出	
5	VCC	电源	
6	Y1	数据输出	

（25）74LVC541A

引脚号	引脚符号	引 脚 功 能	备　　注
1	$\overline{OE1}$	输出使能输入	1. 封装：采用 20 脚 SO/SSOP/TSSOP 封装 2. 用途：八位缓冲器/线路驱动器与 5V 宽容输入/输出（三态） 3. 应用领域：应用在 TCL 液晶电视、厦华 LC22H8 液晶电视、康佳 LCD-4400 等液晶电视上 4. 关键参数：电源电压范围为 2.7～3.6V 5. 应用电路见附图 2-17(以应用在康佳 LCD-4400 液晶电视上为例)
2	I0	数据输入	
3	I1	数据输入	
4	I2	数据输入	
5	I3	数据输入	
6	I4	数据输入	
7	I5	数据输入	
8	I6	数据输入	
9	I7	数据输入	
10	GND	地	
11	O7	总线输出	
12	O6	总线输出	
13	O5	总线输出	
14	O4	总线输出	
15	O3	总线输出	
16	O2	总线输出	
17	O1	总线输出	
18	O0	总线输出	
19	$\overline{OE2}$	输出使能输入	
20	VCC	电源	

（26）74LVX86

引脚号	引脚符号	引 脚 功 能	备　　注
1	A_0	输入端	1. 封装：采用 14 脚封装 2. 用途：低压二输入异或门 3. 应用领域：电视（如应用在夏普 LC-20B2EA 液晶电视上） 4. 关键参数：电源电压（VCC 引脚）为 2～3.6V，输入电压为 0～5.5V、功耗为 180mW
2	B_0	输入端	
3	O_0	输出端	
4	A_1	输入端	
5	B_1	输入端	
6	O_1	输出端	
7	GND	地	
8	O_3	输出端	
9	B_3	输入端	
10	A_3	输入端	
11	O_2	输出端	
12	B_2	输入端	
13	A_2	输入端	
14	VCC	电源	

（27）74VHC08T

引脚号	引脚符号	引脚功能	电压/V	备　注
1	1A	输入端	3.31	1. 封装：采用 TSSOP 封装 2. 用途：多路复用器 3. 应用领域：电视 4. 关键参数：VCC 引脚电压为 2～5.5V，输入电压为 0～5.5V 5. 此数据在夏普 LC-20B2EA 液晶电视上测得
2	1B	输入端	3.31	
3	1Y	复用器输出	3.31	
4	2A	输入端	3.31	
5	2B	输入端	3.31	
6	2Y	复用器输出	3.31	
7	GND	地	0	
8	3Y	复用器输出	0	
9	3A	输入端	0.32	
10	3B	输入端	0	
11	4Y	复用器输出	3.31	
12	4A	输入端	3.31	
13	4B	输入端	3.31	
14	VCC	电源	3.31	

（28）8051

引脚号	引脚符号	引 脚 功 能	备　注
1	P4.2	双向输入与输出端	该集成电路为 8bit 微控制器，采用 44 脚 PLCC 封装，应用电路见附图 2-18（以应用在上广电 LCD1703 液晶电视上为例）
2	P1.0/T2	8 位双向输入与输出/定时器与计数器 2 外部输入	
3	P1.1/T2EX	8 位双向输入与输出/定时器与计数器 2 捕捉/重新加载触发	
4	P1.2	8 位双向输入与输出	
5	P1.3	8 位双向输入与输出	
6	P1.4	8 位双向输入与输出	
7	P1.5	8 位双向输入与输出	
8	P1.6	8 位双向输入与输出	
9	P1.7	8 位双向输入与输出	
10	RESET	复位	
11	P3.0/RXD	8 位双向输入与输出/串行接收信号输入	
12	P4.3	双向输入与输出端	
13	P3.1/TXD	8 位双向输入与输出/串行发送信号输出	
14	P3.2/INT0	8 位双向输入与输出/外部中断 0	
15	P3.3/INT1	8 位双向输入与输出/外部中断 1	
16	P3.4/T0	8 位双向输入与输出/定时器 0 外部输入	
17	P3.5/T1	8 位双向输入与输出/定时器 1 外部输入	
18	P3.6/WR	8 位双向输入与输出/外部数据存储写选通	
19	P3.7/RD	8 位双向输入与输出/外部数据存储读选通	
20	X2	晶振输出	
21	X1	晶振输入	
22	VSS	地	
23	P4.0	双向输入与输出端	
24	P2.0	8 位双向输入与输出	
25	P2.1	8 位双向输入与输出	
26	P2.2	8 位双向输入与输出	
27	P2.3	8 位双向输入与输出	
28	P2.4	8 位双向输入与输出	
29	P2.5	8 位双向输入与输出	
30	P2.6	8 位双向输入与输出	
31	P2.7	8 位双向输入与输出	
32	PSEN	程序存储使能	
33	ALE/P	地址锁存使能输出脉冲/编程脉冲输入	
34	P4.1	双向输入与输出端	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
35	EA/VP	外部访问使能/编程电压	该集成电路为 8bit 微控制器，采用 44 脚 PLCC 封装，应用电路见附图 2-18（以应用在上广电 LCD1703 液晶电视上为例）
36	P0.7	8 位双向输入与输出	
37	P0.6	8 位双向输入与输出	
38	P0.5	8 位双向输入与输出	
39	P0.4	8 位双向输入与输出	
40	P0.3	8 位双向输入与输出	
41	P0.2	8 位双向输入与输出	
42	P0.1	8 位双向输入与输出	
43	P0.0	8 位双向输入与输出	
44	VCC	电源	

（29）A701 系列

引脚号	引脚符号	引 脚 功 能	备 注
1	GND	地	1. 该系列产品有 A701GFT、A701JGT 2. 采用 10 脚 MSOP-EP（A701GFT）与 16 脚 QFN（A701JGT）封装 3. 用途：6 信道可调恒流 LED 驱动器，应用在汽车内饰照明、室内照明、MP3/MP4 与手机 LED 背灯驱动、便携式 DVD 、笔记本和液晶电视上 4. 关键参数：工作电压范围为 6～50V（A702）、输出维持电压为 75V、恒定的输出电流范围为 5～40mA、关闭电流为 1μA 5. 引脚排列及内部框图见附图 2-19
2	ISET	输出电流设置输入	
3	OUT1	恒流输出终端	
4	OUT2	恒流输出终端	
5	OUT3	恒流输出终端	
6	OUT4	恒流输出终端	
7	OUT5	恒流输出终端	
8	OUT6	恒流输出终端	
9	$\overline{OE}$ /OE	使能输出端（低电平有效）/使能输出端（高电平有效）	
10	VDD	电源	

（30）A702 系列

引脚号	引脚符号	引 脚 功 能	备 注
1	ISET	输出电流设置输入	1. 该系列产品有 A702GFT-HE、A702JGT-HE、A702GFT、A702JGT 2. 采用 10 脚 MSOP-EP（A702JGT-HE、A702GFT）与 16 脚 QFN（A702GFT-HE、A702JGT）封装 3. 用途：6 信道可调恒流 LED 驱动器，应用在汽车内饰照明、室内照明、MP3/MP4 与手机 LED 背灯驱动、便携式 DVD 、笔记本和液晶电视上 4. 关键参数：工作电压范围为 6～50V（A702）、输出维持电压为 75V、恒定的输出电流范围为 5～40mA、关闭电流为 1μA 5. 引脚排列及内部框图见附图 2-20
2	NC	空脚	
3	OUT1	恒流输出终端	
4	OUT2	恒流输出终端	
5	OUT3	恒流输出终端	
6	GND	地	
7	GND	地	
8	GND	地	
9	OUT4	恒流输出终端	
10	OUT5	恒流输出终端	
11	OUT6	恒流输出终端	
12	$\overline{STD}$	芯片关机	
13	$\overline{OE}$ /OE	使能输出端（低电平有效）/使能输出端（高电平有效）	
14	NC	空脚	
15	VDD	电源	
16	GND	地	

（31）ACT4060

引脚号	引脚符号	引脚功能	备 注
1	BS	自举	该集成电路为电流模式 PWM 控制压降的 DC/DC 转换器，它最高可输出 2A 的电流，输入电压最高可达 20V，采用 SOP-8 封装，应用在创维 8M69 机心液晶电视上，应用电路见附图 2-21
2	IN	输入电源	
3	SW	开关输出	
4	G	地	
5	FB	反馈输入	
6	COMP	补偿	
7	EN	使能输入	
8	NC	空脚	

（32）AD8170 系列

引脚号	引脚符号	引脚功能	备　注
1	SELECT	选择	1. 该系列产品及封装：采用 8 脚 SOIC 封装（AD8170AR、AD8170AR-REEL）、8 脚 DIP 封装（AD8170AN） 2. 用途：250MHz/10ns 开关多路复用功率放大器 3. 应用领域：“画中画”电视像素转换、液晶电视和等离子显示器、视频路由器 4. 关键参数：最大电源电压为 12.6V
2	GND	地	
3	$-V_S$	地	
4	IN0	输入	
5	IN1	输入	
6	$+V_S$	地	
7	$-V_{IN}$	反相输入	
8	V_{OUT}	输出	

（33）AD8195

引脚号	引脚符号	引 脚 功 能	备　注
1	IN0	高速输入补充	1. 封装：采用 40 脚 LFCSP_VQ（6mm×6mm）封装 2. 用途：HDMI/DVI 缓冲与均衡 3. 应用领域：液晶电视、等离子电视、高清晰度电视（HDTV） 4. 关键参数：AV_{CC} 电压为 3～3.3～3.6V、$AMUXV_{CC}$ 为 4.5～5～5.5V、VTTI 为 3.3V、VTTO 为 3.3V、VREF_IN 为 5V、VREF_OUT 为 5V、AVEE 为 0V 5. 内部框图见附图 2-22
2	IP0	高速输入	
3	IN1	高速输入补充	
4	IP1	高速输入	
5	VTTI	输入终端电源	
6	IN2	高速输入补充	
7	IP2	高速输入	
8	IN3	高速输入补充	
9	IP3	高速输入	
10	AVCC	正模拟电源	
11	ON0	高速输入补充	
12	OP0	高速输入	
13	VTTO	输出终端电源	
14	ON1	高速输入补充	
15	OP1	高速输入	
16	AVCC	正模拟电源	
17	ON2	高速输入补充	
18	OP2	高速输入	
19	ON3	高速输入补充	
20	OP3	高速输入	
21	COMP	功率补偿	
22	AVCC	正模拟电源	
23	AVCC	正模拟电源	
24	AVEE	负模拟电源	
25	AVCC	正模拟电源	
26	AVCC	正模拟电源	
27	AVEE	负模拟电源	
28	TX_EN	高速输出启用并行接口	
29	PE_EN	高速预加重启用并行接口	
30	AVCC	正模拟电源	
31	CEC_OUT	CEC 输出端	
32	AMUXVCC	正辅助缓冲区供应	
33	VREF_OUT	DDC 输出端上拉参考电压	
34	SDA_OUT	DDC 输出端数据线输入与输出	
35	SCL_OUT	DDC 输出端时钟线输入与输出	
36	VREF_IN	DDC 输入端上拉参考电压	
37	AVEE	负模拟电源	
38	CEC_IN	CEC 输入端	
39	SDA_IN	DDC 输入端数据线	
40	SCL_IN	DDC 输入端时钟线	

（34）AD9203

引脚号	引脚符号	引 脚 功 能	备　　注
1	DRVSS	数字地	该集成电路为 A-D 转换器，应用电路见附图 2-23（以应用在 LG52 LG70ED-CA 液晶电视上为例）
2	DRVDD	数字电源	
3	D0	位 0，最低有效位	
4	D1	位 1	
5	D2	位 2	
6	D3	位 3	
7	D4	位 4	
8	D5	位 5	
9	D6	位 6	
10	D7	位 7	
11	D8	位 8	
12	D9	位 9，最高有效位	
13	OTR	输出范围指示	
14	DFS	数据格式选择	
15	CLK	时钟输出	
16	3-STATE	HI—高阻抗状态输出，LO—有效数字输出驱动器	
17	STBY	HI—掉电模式，LO—正常操作	
18	REFSENSE	参考选择	
19	CLAMP	钳位选择	
20	CLAMPIN	钳位输入	
21	PWRCON	掉电控制输入	
22	REFTF	顶部参考退耦	
23	VREF	参考输入与输出	
24	REFBF	底部参考退耦	
25	AINP	同相模拟输入	
26	AINN	反相模拟输入	
27	AVSS	模拟地	
28	AVDD	模拟电源	

（35）AD9380

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	1. 封装：采用 100 脚 LQFP 封装 2. 用途：模拟/HDMI 双显示接口 3. 应用领域：液晶电视 4. 关键参数：电源引脚为 3.3V，DVDD 引脚和 PVDD 引脚为 1.8V
2	GREEN7	绿色转换器输出	
3	GREEN6	绿色转换器输出	
4	GREEN5	绿色转换器输出	
5	GREEN4	绿色转换器输出	
6	GREEN3	绿色转换器输出	
7	GREEN2	绿色转换器输出	
8	GREEN1	绿色转换器输出	
9	GREEN0	绿色转换器输出	
10	VDD	电源	
11	GND	地	
12	BLUE7	蓝色转换器输出	
13	BLUE6	蓝色转换器输出	
14	BLUE5	蓝色转换器输出	
15	BLUE4	蓝色转换器输出	
16	BLUE3	蓝色转换器输出	
17	BLUE2	蓝色转换器输出	
18	BLUE1	蓝色转换器输出	
19	BLUE0	蓝色转换器输出	
20	MCLKIN	外部参考音频时钟输入	
21	MCLKOUT	主时钟输出音频	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
22	SCLK	音频串行时钟输出	
23	LRCLK	左和右音频通道数据时钟输出	
24	I2S3	I^2S 音频	
25	I2S2	I^2S 音频	
26	I2S1	I^2S 音频	
27	I2S0	I^2S 音频	
28	S/PDIF	数字音频输出	
29	GND	地	
30	DVDD	数字电源	
31	GND	地	
32	DVDD	数字电源	
33	V_D	模拟电源和 DVI 终端	
34	RX0−	数字输入通道 0	
35	RX0+	数字输入通道 0	
36	GND	地	
37	RX1−	数字输入通道 1	
38	RX1+	数字输入通道 1	
39	GND	地	
40	RX2−	数字输入通道 2	
41	RX2+	数字输入通道 2	
42	GND	地	
43	RXC+	数字数据时钟	
44	RXC−	数字数据时钟	
45	V_D	模拟电源和 DVI 终端	1. 封装：采用 100 脚 LQFP 封装 2. 用途：模拟/HDMI 双显示接口 3. 应用领域：液晶电视 4. 关键参数：电源引脚为 3.3V，DVDD 引脚和 PVDD 引脚为 1.8V
46	RTERM	内部终端排阻	
47	GND	地	
48	DVDD	数字逻辑电源	
49	DDCSCL	从串口数据时钟	
50	DDCSDA	从串口数据输入与输出	
51	PU2	连接 3.3V（通过 10kΩ电阻）	
52	PU1	连接 3.3V（通过 10kΩ电阻）	
53	ALGND	地	
54	PVDD	模拟功率电源	
55	GND	地	
56	PVDD	模拟功率电源	
57	FILT	PLL 外部滤波器组件连接	
58	GND	地	
59	PVDD	模拟功率电源	
60	VSYNC1	场同步输入通道 1	
61	VSYNC0	场同步输入通道 0	
62	EXTCLK/COAST	外部时钟输入/锁相环信号输入	
63	HSYNC1	通道 1 行同步信号输入	
64	HSYNC0	通道 0 行同步信号输入	
65	GND	地	
66	B_{AIN1}	转换器蓝色通道 1 模拟输入	
67	V_D	模拟电源和 DVI 终端	
68	B_{AIN0}	转换器蓝色通道 0 模拟输入	
69	GND	地	
70	SOGIN1	同步绿色通道 1 输入	
71	G_{AIN1}	转换器绿色通道 1 模拟输入	
72	V_D	模拟电源和 DVI 终端	
73	SOGIN0	同步绿色通道 0 输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
74	G_{AIN0}	绿色通道 0 模拟输入	
75	GND	地	
76	V_D	模拟电源和 DVI 终端	
77	R_{AIN1}	红色通道 1 模拟输入	
78	GND	地	
79	R_{AIN0}	红色通道 0 模拟输入	
80	V_D	模拟电源和 DVI 终端	
81	PWRDN	掉电控制	
82	SCL	串行端口数据时钟	
83	SDA	串行端口数据输入与输出	
84	O/E FIELD	奇数/偶数场输出	
85	VSOUT	场同步输出	1. 封装：采用 100 脚 LQFP 封装 2. 用途：模拟/HDMI 双显示接口 3. 应用领域：液晶电视 4. 关键参数：电源引脚为 3.3V，DVDD 引脚和 PVDD 引脚为 1.8V
86	SOGOUT	绿同步输出	
87	HSOUT	行同步输出	
88	DE	数据使能	
89	DATACK	数据输出时钟	
90	VDD	电源	
91	GND	地	
92	RED7	红色转换器输出	
93	RED6	红色转换器输出	
94	RED5	红色转换器输出	
95	RED4	红色转换器输出	
96	RED3	红色转换器输出	
97	RED2	红色转换器输出	
98	RED1	红色转换器输出	
99	RED0	红色转换器输出	
100	VDD	电源	

（36）AD9381

引脚号	引脚符号	引 脚 功 能	备　注
1	GND	地	
2	GREEN7	绿色转换器输出	
3	GREEN6	绿色转换器输出	
4	GREEN5	绿色转换器输出	
5	GREEN4	绿色转换器输出	
6	GREEN3	绿色转换器输出	
7	GREEN2	绿色转换器输出	
8	GREEN1	绿色转换器输出	
9	GREEN0	绿色转换器输出	1. 封装：采用 100 脚 LQFP 封装 2. 用途：HDMI™ 显示接口 3. 应用领域：液晶电视、高清晰度电视（HDTV）、投影机、液晶显示器 4. 关键参数：1.8V/3.3V 电源 5. 内部框图见附图 2-24
10	VDD	电源	
11	GND	地	
12	BLUE7	蓝色转换器输出	
13	BLUE6	蓝色转换器输出	
14	BLUE5	蓝色转换器输出	
15	BLUE4	蓝色转换器输出	
16	BLUE3	蓝色转换器输出	
17	BLUE2	蓝色转换器输出	
18	BLUE1	蓝色转换器输出	
19	BLUE0	蓝色转换器输出	
20	MCLKIN	外部参考音频时钟输入	
21	MCLKOUT	主时钟输出音频	
22	SCLK	音频串行时钟输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
23	LRCLK	左和右音频通道数据时钟输出	
24	I2S3	I^2S 音频	
25	I2S2	I^2S 音频	
26	I2S1	I^2S 音频	
27	I2S0	I^2S 音频	
28	S/PDIF	数字音频输出	
29	GND	地	
30	DVDD	数字电源	
31	GND	地	
32	DVDD	数字电源	
33	V_D	模拟电源和 DVI 终端	
34	RX0−	数字输入通道 0	
35	RX0+	数字输入通道 0	
36	GND	地	
37	RX1−	数字输入通道 1	
38	RX1+	数字输入通道 1	
39	GND	地	
40	RX2−	数字输入通道 2	
41	RX2+	数字输入通道 2	
42	GND	地	
43	RXC+	数字数据时钟	
44	RXC−	数字数据时钟	
45	V_D	模拟电源和 DVI 终端	1. 封装：采用 100 脚 LQFP 封装 2. 用途：HDMI™ 显示接口 3. 应用领域：液晶电视、高清晰度电视（HDTV）、投影机、液晶显示器 4. 关键参数：1.8V/3.3V 电源 5. 内部框图见附图 2-24
46	RTERM	集内部终端电阻	
47	GND	地	
48	DVDD	数字逻辑电源	
49	DDCSCL	从串口数据时钟	
50	DDCSDA	从串口数据输入与输出	
51	PU2	连接 3.3V 电源（通过 10kΩ电阻）	
52	PU1	连接 3.3V 电源（通过 10kΩ电阻）	
53	GND	地	
54	PVDD	模拟功率电源	
55	GND	地	
56	PVDD	模拟功率电源	
57	FILT	PLL 外部滤波器组件连接	
58	GND	地	
59	PVDD	模拟功率电源	
60	GND	地	
61	GND	地	
62	GND	地	
63	GND	地	
64	GND	地	
65	GND	地	
66	NC	空脚	
67	V_D	模拟电源和 DVI 终端	
68	NC	空脚	
69	GND	地	
70	NC	空脚	
71	NC	空脚	
72	V_D	模拟电源和 DVI 终端	
73	NC	空脚	
74	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
75	GND	地	
76	V_D	模拟电源和 DVI 终端	
77	NC	空脚	
78	GND	地	
79	NC	空脚	
80	V_D	模拟电源和 DVI 终端	
81	PWRDN	掉电控制	
82	SCL	串行端口数据时钟	
83	SDA	串行端口数据输入与输出	
84	O/E FIELD	奇数/偶数场输出	
85	VSOUT	场同步输出	1. 封装：采用 100 脚 LQFP 封装 2. 用途：HDMI™ 显示接口 3. 应用领域：液晶电视、高清晰度电视（HDTV）、投影机、液晶显示器 4. 关键参数：1.8V/3.3V 电源 5. 内部框图见附图 2-24
86	SOGOUT	绿同步输出	
87	HSOUT	行同步输出	
88	DE	数据使能	
89	DATACK	数据输出时钟	
90	VDD	电源	
91	GND	地	
92	RED7	红色转换器输出	
93	RED6	红色转换器输出	
94	RED5	红色转换器输出	
95	RED4	红色转换器输出	
96	RED3	红色转换器输出	
97	RED2	红色转换器输出	
98	RED1	红色转换器输出	
99	RED0	红色转换器输出	
100	VDD	电源	

（37）AD9388A

引脚号	引脚符号	引 脚 功 能	备　注
1	DDCB_SDA	高带宽数字内容保护（HDCP）从串行数据端口 B	
2	SPDIF	数字音频输出	
3	I2S0	I^2S 音频	
4	I2S1	I^2S 音频	
5	I2S2	I^2S 音频	
6	I2S3	I^2S 音频	
7	LRCLK	左和右通道数据输出时钟	
8	SCLK	音频串行时钟输出	
9	MCLKOUT	音频主时钟输出	
10	EXT_CLAMP	外部钳位信号	
11	SDA	I^2C 串口数据输入与输出	
12	SCL	I^2C 串口时钟输入	
13	ALSB	寄存器设置	
14	DGND	数字地	
15	$DV_{DD}IO$	数字电源输入与输出（3.3V）	
16	DE/FIELD	数字使能信号/偶场指示信号	
17	HS/CS	行同步输出信号/复合同步	
18	VS/FIELD	场同步输出信号/偶场指示信号	
19	INT1	中断	
20	SYNC_OUT/INT2	片同步输出信号/中断信号	
21	$\overline{\text{RESET}}$	系统复位输入	
22	DGND	数字地	

1. 封装：采用 144 脚塑料 LQFP 封装
2. 用途：10 位集成，高清晰度电视视频解码器， RGB 图形数字化，和 2∶1 多路复用 HDMI 接口/ DVI 接口
3. 应用领域：等离子电视、液晶电视、背投电视、CRT 电视、LCoS 芯片®高清晰度电视（HDTV）、音频/视频接收器 （AVR）、LCD/DLP 前投影、高清晰电视机顶盒与 PVR、DVD 录像机与逐行扫描输入
4. 关键参数：工作在−40～+85℃温度范围
5. 内部框图见附图 2-25

（续）

引脚号	引脚符号	引 脚 功 能	备　注
23	DVDD	数字电源（1.8V）	
24	P0	视频像素输出端口	
25	P1	视频像素输出端口	
26	P2	视频像素输出端口	
27	P3	视频像素输出端口	
28	P4	视频像素输出端口	
29	P5	视频像素输出端口	
30	P6	视频像素输出端口	
31	P7	视频像素输出端口	
32	P8	视频像素输出端口	
33	P9	视频像素输出端口	
34	DGND	数字地	
35	DVDDIO	数字电源输入与输出（3.3V）	
36	P10	视频像素输出端口	
37	P11	视频像素输出端口	
38	P12	视频像素输出端口	
39	P13	视频像素输出端口	
40	P14	视频像素输出端口	
41	P15	视频像素输出端口	
42	P16	视频像素输出端口	1. 封装：采用 144 脚塑料 LQFP 封装
43	P17	视频像素输出端口	
44	P18	视频像素输出端口	2. 用途：10 位集成，高清晰度电视视频解码器， RGB 图形数字化，和 2∶1 多路复用 HDMI 接口/ DVI 接口
45	P19	视频像素输出端口	
46	P20	视频像素输出端口	
47	P21	视频像素输出端口	
48	EXT_CLK	外部时钟和钳位模式时钟输入	3. 应用领域：等离子电视、液晶电视、背投电视、CRT 电视、LCoS 芯片®高清晰度电视（HDTV）、音频/视频接收器 （AVR）、LCD/DLP 前投影、高清晰电视机顶盒与 PVR、DVD 录像机与逐行扫描输入
49	DGND	数字地	
50	DVDDIO	数字电源输入与输出（3.3V）	
51	LLC	线锁定输出时钟的像素数据	
52	P22	视频像素输出端口	
53	P23	视频像素输出端口	
54	P24	视频像素输出端口	4. 关键参数：工作在-40～+85℃温度范围
55	P25	视频像素输出端口	
56	DGND	数字地	5. 内部框图见附图 2-25
57	DVDD	数字电源（1.8V）	
58	P26	视频像素输出端口	
59	P27	视频像素输出端口	
60	P28	视频像素输出端口	
61	P29	视频像素输出端口	
62	VS_IN	场同步输入信号	
63	HS_IN/CS_IN	行同步输入信号/复合输入信号	
64	DGND	数字地	
65	XTAL1	时钟振荡器输出（28.63636 MHz）	
66	XTAL	时钟振荡器输入（28.63636 MHz）	
67	DVDDIO	数字电源输入与输出（3.3V）	
68	PVDD	锁相环电源（1.8V）	
69	PGND	锁相环地	
70	ELPF	外部环路滤波器连接	
71	PVDD	锁相环电源（1.8V）	
72	PGND	功率地	
73	TEST0	测试	
74	TEST1	测试	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
75	SOG	同步绿色输入	
76	AIN7	模拟视频输入通道	
77	AIN1	模拟视频输入通道	
78	AIN8	模拟视频输入通道	
79	AIN2	模拟视频输入通道	
80	AIN9	模拟视频输入通道	
81	AIN3	模拟视频输入通道	
82	AGND	模拟地	
83	AGND	模拟地	
84	AVDD	模拟电源（1.8V）	
85	REFOUT	内部电压参考输出	
86	CML	内部 ADC 共模电平	
87	AGND	模拟地	
88	AVDD	模拟电源（1.8V）	
89	TEST2	测试	
90	REFN	内部电压输出	
91	TEST3	测试	
92	REFP	内部电压输出	
93	AIN10	模拟视频输入通道	
94	AIN4	模拟视频输入通道	1. 封装：采用 144 脚塑料 LQFP 封装 2. 用途：10 位集成，高清晰度电视视频解码器， RGB 图形数字化，和 2∶1 多路复用 HDMI 接口/ DVI 接口 3. 应用领域：等离子电视、液晶电视、背投电视、CRT 电视、LCoS 芯片®高清晰度电视（HDTV）、音频/视频接收器 （AVR）、LCD/DLP 前投影、高清晰电视机顶盒与 PVR、DVD 录像机与逐行扫描输入 4. 关键参数：工作在-40～+85℃温度范围 5. 内部框图见附图 2-25
95	AIN11	模拟视频输入通道	
96	AIN5	模拟视频输入通道	
97	SOY	同步亮度输入	
98	AIN12	模拟视频输入通道	
99	AIN6	模拟视频输入通道	
100	PGND	功率地	
101	PVDD	锁相环电源（1.8V）	
102	AUDIO_ELPF	外部环路滤波器连接	
103	CGND	比较地	
104	CVDD	高清晰度多媒体接口比较，TMDS 锁相环和均衡器电源电压（1.8V）	
105	DDCA_SCL	高带宽数字内容保护从串行时钟端口 A	
106	DDCA_SDA	高带宽数字内容保护从串行数据端口 A	
107	TEST5	测试	
108	TEST4	测试	
109	CVDD	高清晰度多媒体接口比较，TMDS 锁相环和均衡器电源电压（1.8V）	
110	CGND	比较地	
111	TVDD	终端电源电压（3.3V）	
112	RXA_CN	数字输入时钟端口 A	
113	RXA_CP	数字输入时钟端口 A	
114	TGND	终端地	
115	RXA_0N	数字输入通道 0 端口 A	
116	RXA_0P	数字输入通道 0 端口 A	
117	TGND	终端地	
118	RXA_1N	数字输入通道 1 端口 A	
119	RXA_1P	数字输入通道 1 端口 A	
120	TGND	终端地	
121	RXA_2N	数字输入通道 2 端口 A	
122	RXA_2P	数字输入通道 2 端口 A	
123	TVDD	终端电源电压（3.3V）	
124	RTERM	集内部终端电阻	
125	CVDD	高清晰度多媒体接口比较，TMDS 锁相环和均衡器电源电压（1.8V）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
126	CGND	比较地	1. 封装：采用 144 脚塑料 LQFP 封装 2. 用途：10 位集成，高清晰度电视视频解码器，RGB 图形数字化，和 2∶1 多路复用 HDMI 接口/ DVI 接口 3. 应用领域：等离子电视、液晶电视、背投电视、CRT 电视、LCoS 芯片®高清晰度电视（HDTV）、音频/视频接收器 （AVR）、LCD/DLP 前投影、高清晰电视机顶盒与 PVR、DVD 录像机与逐行扫描输入 4. 关键参数：工作在-40～+85℃温度范围 5. 内部框图见附图 2-25
127	TVDD	终端电源电压（3.3V）	
128	RXB_CN	数字输入时钟端口 B	
129	RXB_CP	数字输入时钟端口 B	
130	TGND	终端地	
131	RXB_0N	数字输入通道 0 端口 B	
132	RXB_0P	数字输入通道 0 端口 B	
133	TGND	终端地	
134	RXB_1N	数字输入通道 1 端口 B	
135	RXB_1P	数字输入通道 1 端口 B	
136	TGND	终端地	
137	RXB_2N	数字输入通道 2 端口 B	
138	RXB_2P	数字输入通道 2 端口 B	
139	TVDD	终端电源电压（3.3V）	
140	CGND	高清晰度多媒体接口比较，TMDS 锁相环和均衡器地	
141	CVDD	高清晰度多媒体接口比较，TMDS 锁相环和均衡器电源电压（1.8V）	
142	DVDD	数字电源（1.8V）	
143	DGND	数字地	
144	DDCB_SCL	高带宽数字内容保护从串行时钟端口 B	

（38）AD9883A

引脚号	引脚符号	引 脚 功 能	备　注
1	GND	地	AD9883 是 ADI 公司推出的一款高性能的 A-D 转换芯片，应用电路见附图 2-26（以应用在海尔 L30CV6-A1 液晶电视上为例）
2～9	GREEN0～GREEN7	数字绿基色信号输出	
10	GND	地	
11	V33	输出端口工作电源	
12～19	BLUE0～BLUE7	数字蓝基色信号输出	
20，21	GND	地	
22，23	V33	输出端口工作电源	
24，25	GND	地	
26，27	AVDD	模拟电源	
28	GND	地	
29	COAST	锁相控制脉冲输入	
30	HSYNC	模拟行同步信号输入	
31	VSYNC	模拟场同步信号输入	
32	GND	地	
33	FILT	锁相环外接滤波器	
34，35	PVDD	锁相环工作电源	
36	GND	地	
37	MIDSCV	R、G、B 钳位参考电位	
38	CLAMP	外部钳位信号	
39	AVDD	模拟电源	
40，41	GND	地	
42	AVDD	模拟电源	
43	BAIN	模拟蓝基色信号输入	
44	GND	地	
45，46	AVDD	模拟电源	
47	GND	地	
48	GAIN	模拟绿基色信号输入	
49	SOGIN	模拟绿基色同步信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
50	GND	地	
51，52	AVDD	模拟电源	
53	GND	地	
54	RAIN	模拟红基色信号输入	
55	A0	地址串行输入	
56	SCL	I^2C 总线（时钟线）	
57	SDA	I^2C 总线（数据线）	
58	REFBYP	内部参考电位	
59	AVDD	模拟电源	
60	GND	地	AD9883 是 ADI 公司推出的一款高性能的 A-D 转换芯片，应用电路见附图 2-26（以应用在海尔 L30CV6-A1 液晶电视上为例）
61	GND	地	
62	AVDD	模拟电源	
63	GND	地	
64	VSOUT	数字场同步信号输出	
65	SOGOUT	绿基色限幅的同步信号	
66	HSOUT	数字行同步信号输出	
67	DATACK	像素时钟	
68	GND	地	
69	V33	输出端口工作电源	
70～77	RED0～RED7	数字红基色信号输出	
78，79	V33	输出端口工作电源	
80	GND	地	

（39）AD9884AKS-140

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	
2	NC	空脚	
3	NC	空脚	
4	V_D	主电源	
5	GND	地	
6	GND	地	
7	R_{IN}	红色通道模拟输入	
8	V_D	主电源	
9	GND	地	
10	V_D	主电源	
11	V_D	主电源	
12	GND	地	该集成电路为 100 MSPS/140MSPS 模拟平板接口，模拟输入电压为 0.5～1V、2.5～3.3 V 三态 CMOS 输出、3.3V 电源电压，采用 128 脚 MQFP 封装，主要应用在液晶电视、液晶显示器和投影仪等领域
13	GND	地	
14	SOGIN	同步绿色切片机输入	
15	G_{IN}	绿色通道模拟输入	
16	V_D	主电源	
17	GND	地	
18	V_D	主电源	
19	V_D	主电源	
20	GND	地	
21	GND	地	
22	B_{IN}	蓝色通道模拟输入	
23	V_D	主电源	
24	GND	地	
25	V_D	主电源	
26	GND	地	
27	CKINV	采样时钟反相	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
28	CLAMP	外部钳位输入	
29	SDA	串行数据输入/输出	
30	SCL	串行接口时钟	
31	A_0	LSBs 串口地址	
32	A_1	LSBs 串口地址	
33	PVDD	时钟发生器电源	
34	PVDD	时钟发生器电源	
35	GND	地	
36	NC	空脚	
37	NC	空脚	
38	NC	空脚	
39	GND	地	
40	HSYNC	行同步输入	
41	COAST	时钟发生器 coast （锁相控制脉冲）输入	
42	GND	地	
43	PVDD	时钟发生器电源	
44	CKEXT	外部时钟输入	
45	FILT	外部滤波器连接	
46	NC	空脚	
47	GND	地	
48	PVDD	时钟发生器电源	
49	GND	地	
50	PVDD	时钟发生器电源	
51	GND	地	该集成电路为 100 MSPS/140MSPS 模拟平板接口，模拟输入电压为 0.5～1V、2.5～3.3 V 三态 CMOS 输出、3.3V 电源电压，采用 128 脚 MQFP 封装，主要应用在液晶电视、液晶显示器和投影仪等领域
52	GND	地	
53	GND	地	
54	VDD	电源	
55	BOUTB7	数据输出蓝色通道端口 B	
56	BOUTB6	数据输出蓝色通道端口 B	
57	BOUTB5	数据输出蓝色通道端口 B	
58	BOUTB4	数据输出蓝色通道端口 B	
59	BOUTB3	数据输出蓝色通道端口 B	
60	BOUTB2	数据输出蓝色通道端口 B	
61	BOUTB1	数据输出蓝色通道端口 B	
62	BOUTB0	数据输出蓝色通道端口 B	
63	GND	地	
64	VDD	电源	
65	BOUTA7	数据输出蓝色通道端口 A	
66	BOUTA6	数据输出蓝色通道端口 A	
67	BOUTA5	数据输出蓝色通道端口 A	
68	BOUTA4	数据输出蓝色通道端口 A	
69	BOUTA3	数据输出蓝色通道端口 A	
70	BOUTA2	数据输出蓝色通道端口 A	
71	BOUTA1	数据输出蓝色通道端口 A	
72	BOUTA0	数据输出蓝色通道端口 A	
73	GND	地	
74	VDD	电源	
75	GOUTB7	数据输出绿色通道端口 B	
76	GOUTB6	数据输出绿色通道端口 B	
77	GOUTB5	数据输出绿色通道端口 B	
78	GOUTB4	数据输出绿色通道端口 B	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
79	GOUTB3	数据输出绿色通道端口 B	
80	GOUTB2	数据输出绿色通道端口 B	
81	GOUTB1	数据输出绿色通道端口 B	
82	GOUTB0	数据输出绿色通道端口 B	
83	GND	地	
84	VDD	电源	
85	GOUTA7	数据输出绿色通道端口 A	
86	GOUTA6	数据输出绿色通道端口 A	
87	GOUTA5	数据输出绿色通道端口 A	
88	GOUTA4	数据输出绿色通道端口 A	
89	GOUTA3	数据输出绿色通道端口 A	
90	GOUTA2	数据输出绿色通道端口 A	
91	GOUTA1	数据输出绿色通道端口 A	
92	GOUTA0	数据输出绿色通道端口 A	
93	GND	地	
94	VDD	电源	
95	ROUTB7	数据输出红色通道端口 B	
96	ROUTB6	数据输出红色通道端口 B	
97	ROUTB5	数据输出红色通道端口 B	
98	ROUTB4	数据输出红色通道端口 B	
99	ROUTB3	数据输出红色通道端口 B	
100	ROUTB2	数据输出红色通道端口 B	
101	ROUTB1	数据输出红色通道端口 B	
102	ROUTB0	数据输出红色通道端口 B	该集成电路为 100 MSPS/140MSPS 模拟平板接口，模拟输入电压为 0.5～1V、2.5～3.3 V 三态 CMOS 输出、3.3V 电源电压，采用 128 脚 MQFP 封装，主要应用在液晶电视、液晶显示器和投影仪等领域
103	GND	地	
104	VDD	电源	
105	ROUTA7	数据输出红色通道端口 A	
106	ROUTA6	数据输出红色通道端口 A	
107	ROUTA5	数据输出红色通道端口 A	
108	ROUTA4	数据输出红色通道端口 A	
109	ROUTA3	数据输出红色通道端口 A	
110	ROUTA2	数据输出红色通道端口 A	
111	ROUTA1	数据输出红色通道端口 A	
112	ROUTA0	数据输出红色通道端口 A	
113	GND	地	
114	VDD	电源	
115	DATACK	数据输出时钟	
116	$\overline{\text{DATACK}}$	数据输出时钟	
117	HSOUT	行同步输出	
118	SOGOUT	同步输出绿色信号	
119	GND	地	
120	VDD	电源	
121	GND	地	
122	GND	地	
123	GND	地	
124	V_D	主电源	
125	$\overline{\text{PWRDN}}$	掉电控制输入	
126	REFOUT	内部参考输出	
127	REFIN	内部参考输入	
128	V_D	主电源	

（40）AD9885

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路为 A-D 转换集成电路，采用 80 脚 LQFP 封装，应用在海尔 PW113 机心液晶电视上
2	RGN0	8 位绿基色数字信号输出	
3	RGN1	8 位绿基色数字信号输出	
4	RGN2	8 位绿基色数字信号输出	
5	RGN3	8 位绿基色数字信号输出	
6	RGN4	8 位绿基色数字信号输出	
7	RGN5	8 位绿基色数字信号输出	
8	RGN6	8 位绿基色数字信号输出	
9	RGN7	8 位绿基色数字信号输出	
10	GND	地	
11	VDD	数字输出电路供电（3.3V）	
12	BLU0	8 位蓝基色数字信号输出	
13	BLU1	8 位蓝基色数字信号输出	
14	BLU2	8 位蓝基色数字信号输出	
15	BLU3	8 位蓝基色数字信号输出	
16	BLU4	8 位蓝基色数字信号输出	
17	BLU5	8 位蓝基色数字信号输出	
18	BLU6	8 位蓝基色数字信号输出	
19	BLU7	8 位蓝基色数字信号输出	
20	GND	地	
21	GND	地	
22	VDD	数字电路输出供电（3.3V）	
23	VDD	数字电路输出供电（3.3V）	
24	GND	地	
25	GND	地	
26	AVD	模拟电路供电（5.3V）	
27	AVD	模拟电路供电（5.3V）	
28	GND	地	
29	COAST	锁相环 COAST 信号输入	
30	HSYNC	行同步信号输入	
31	VSYNC	场同步信号输入	
32	GND	地	
33	FILT	外接锁相环滤波器	
34	PVD	锁相环 PLL 电路供电	
35	PVD	锁相环 PLL 电路供电（3.3V）	
36	GND	地	
37	MIDSCV	RGB 钳位参考电压	
38	CLAMP	钳位脉冲输入	
39	AVDD	模拟电路供电（+3.3V）	
40	GND	模拟电路地	
41	GND	模拟电路地	
42	AVD	模拟电路供电（+3.3V）	
43	BAIN	B/Pb 蓝模拟信号输入	
44	GND	地	
45	AVD	模拟电路供电（+5.3V）	
46	AVD	模拟电路供电（+5.3V）	
47	GND	地	
48	GAIN	绿模拟与亮度信号输入	
49	SO GIN	绿色同步信号输入	
50	GND	地	
51	AVD	模拟电路供电（+3.3V）	
52	AVD	模拟电路供电（+3.3V）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	GND	地	
54	RAIN	红模拟信号输入	
55	A0	串行接口地址输入	
56	SCL	I^2C 总线串行时钟线	
57	SDA	I^2C 总线串行数据线	
58	REF BYP	内部参考电压形成旁路	
59	AVD	模拟电路供电（+3.3V）	
60	GND	地	
61	GND	地	
62	AVD	模拟电路供电（+5.3V）	
63	GND	地	
64	VSOUT	场同步数字信号输出	
65	SO COUT	绿基色限制同步信号输出	
66	HSOUT	行同步信号/相位校正信号输出	该集成电路为 A-D 转换集成电路，采用 80 脚 LQFP 封装，应用在海尔 PW113 机心液晶电视上
67	DATCK	像素数字时钟信号输出	
68	GND	地	
69	VDD	数字输出电路供电（3.3V）	
70	RED7	8 位红基色数字信号输出	
71	RED6	8 位红基色数字信号输出	
72	RED5	8 位红基色数字信号输出	
73	RED4	8 位红基色数字信号输出	
74	RED3	8 位红基色数字信号输出	
75	RED2	8 位红基色数字信号输出	
76	RED1	8 位红基色数字信号输出	
77	RED0	8 位红基色数字信号输出	
78	VDD	数字输出电路供电（+3.3V）	
79	VDD	数字输出电路供电（+3.3V）	
80	GND	输出数字电路地	

（41）AD9980

引脚号	引脚符号	引 脚 功 能	备　注
1	V_D（3.3V）	模拟电源	
2	$PB/BLUE_{IN0}$	蓝通道 0 模拟输入	
3	GND	地	
4	$PB/BLUE_{IN1}$	蓝通道 1 模拟输入	
5	V_D（3.3V）	模拟电源	
6	$Y/GREEN_{IN0}$	绿通道 0 模拟输入	
7	GND	地	1. 封装：采用 80 脚 LQFP 封装 2. 用途：高性能 8 位显示接口 3. 应用领域：高清晰度电视（Advanced TV）、等离子显示器面板、液晶电视、高清晰度电视（HDTV）、RGB 图形处理、液晶显示器和投影仪、扫描转换器 4. 关键参数：工作温度为 0～70℃、提供 3.3 V 和 1.8 V 电源和模拟输入 5. 内部框图见附图 2-27
8	SOGIN0	绿同步通道 0 输入	
9	V_D（3.3V）	模拟电源	
10	$Y/GREEN_{IN1}$	绿通道 1 模拟输入	
11	GND	地	
12	SOGIN1	绿同步通道 1 输入	
13	V_D（3.3V）	模拟电源	
14	PR/RED_{IN0}	红通道 0 模拟输入	
15	GND	地	
16	PR/RED_{IN1}	红通道 1 模拟输入	
17	PWRDN	掉电控制	
18	REFLO	输入放大器外部电容器连接	
19	REFCM	输入放大器外部电容器连接	
20	REFHI	输入放大器外部电容器连接	
21	O/E FIELD	奇数/偶数场输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
22	VSOUT/A0	场同步输出时钟/串口地址输入	
23	HSOUT	行同步输出时钟	
24	SOGOUT	绿同步输出	
25	DATACK	数据输出时钟	
26	VDD（3.3V）	电源	
27	GND	地	
28	$CB/CR/RED_{OUT}$<7>	红色转换器输出	
29	$CB/CR/RED_{OUT}$ <6>	红色转换器输出	
30	$CB/CR/RED_{OUT}$ <5>	红色转换器输出	
31	$CB/CR/RED_{OUT}$ <4>	红色转换器输出	
32	$CB/CR/RED_{OUT}$ <3>	红色转换器输出	
33	$CB/CR/RED_{OUT}$ <2>	红色转换器输出	
34	$CB/CR/RED_{OUT}$ <1>	红色转换器输出	
35	$CB/CR/RED_{OUT}$ <0>	红色转换器输出	
36	NC	空脚	
37	NC	空脚	
38	VDD（3.3V）	电源	
39	GND	地	
40	GND	地	
41	DAV_{DD}（1.8）	数字逻辑电源	
42	$Y/GREEN_{OUT}$<7>	绿色转换器输出	
43	$Y/GREEN_{OUT}$ <6>	绿色转换器输出	1. 封装：采用 80 脚 LQFP 封装
44	$Y/GREEN_{OUT}$ <5>	绿色转换器输出	2. 用途：高性能 8 位显示接口
45	$Y/GREEN_{OUT}$ <4>	绿色转换器输出	3. 应用领域：高清晰度电视（Advanced TV）、等离子显示器面板、液晶电视、高清晰度电视（HDTV）、RGB 图形处理、液晶显示器和投影仪、扫描转换器
46	$Y/GREEN_{OUT}$ <3>	绿色转换器输出	
47	$Y/GREEN_{OUT}$ <2>	绿色转换器输出	
48	$Y/GREEN_{OUT}$ <1>	绿色转换器输出	
49	$Y/GREEN_{OUT}$ <0>	绿色转换器输出	4. 关键参数：工作温度为 0～70℃、提供 3.3 V 和 1.8 V 电源和模拟输入
50	NC	空脚	
51	NC	空脚	5. 内部框图见附图 2-27
52	VDD（3.3V）	电源	
53	GND	地	
54	$CB/BLUE_{OUT}$<7>	蓝色转换器输出	
55	$CB/BLUE_{OUT}$ <6>	蓝色转换器输出	
56	$CB/BLUE_{OUT}$ <5>	蓝色转换器输出	
57	$CB/BLUE_{OUT}$ <4>	蓝色转换器输出	
58	$CB/BLUE_{OUT}$ <3>	蓝色转换器输出	
59	$CB/BLUE_{OUT}$ <2>	蓝色转换器输出	
60	$CB/BLUE_{OUT}$ <1>	蓝色转换器输出	
61	$CB/BLUE_{OUT}$ <0>	蓝色转换器输出	
62	NC	空脚	
63	NC	空脚	
64	VDD（3.3V）	电源	
65	GND	地	
66	SDA	串口数据输入与输出	
67	SCL	串口数据时钟	
68	HSYNC1	通道 1 行同步输入	
69	VSYNC1	通道 1 场同步输入	
70	HSYNC0	通道 0 行同步输入	
71	VSYNC0	通道 0 场同步输入	
72	EXTCLK/COAST	时钟发生器/COAST 输入	
73	CLAMP	外部钳位输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
74	PV_D（1.8V）	锁相环电源	1. 封装：采用 80 脚 LQFP 封装 2. 用途：高性能 8 位显示接口 3. 应用领域：高清晰度电视（Advanced TV）、等离子显示器面板、液晶电视、高清晰度电视（HDTV）、RGB 图形处理、液晶显示器和投影仪、扫描转换器 4. 关键参数：工作温度为 0～70℃、提供 3.3 V 和 1.8 V 电源和模拟输入 5. 内部框图见附图 2-27
75	GND	地	
76	PV_D（1.8V）	锁相环电源	
77	GND	地	
78	FILT	内部锁相环外部滤波器连接	
79	PV_D（1.8V）	锁相环电源	
80	GND	地	

（42）AD9981

引脚号	引脚符号	引 脚 功 能	备 注
1	V_D（3.3V）	模拟电源	
2	$PB/BLUE_{IN0}$	蓝通道 0 模拟输入	
3	GND	地	
4	$PB/BLUE_{IN1}$	蓝通道 1 模拟输入	
5	V_D（3.3V）	模拟电源	
6	$Y/GREEN_{IN0}$	绿通道 0 模拟输入	
7	GND	地	
8	SOGIN0	绿同步通道 0 输入	
9	V_D（3.3V）	模拟电源	
10	$Y/GREEN_{IN1}$	绿通道 1 模拟输入	
11	GND	地	
12	SOGIN1	绿同步通道 1 输入	
13	V_D（3.3V）	模拟电源	
14	PR/RED_{IN0}	红通道 0 模拟输入	
15	GND	地	
16	PR/RED_{IN1}	红通道 1 模拟输入	1. 封装：采用 80 脚 LQFP 封装 2. 用途：高性能 10 位显示接口 3. 应用领域：高清晰度电视（Advanced TV）、等离子显示器面板、液晶电视（LCDTV）、高清晰度电视（HDTV）、RGB 图形处理、液晶显示器和投影仪、扫描转换器 4. 关键参数：1.8V/3.3V 电源、工作温度为 0～70℃ 5. 内部框图见附图 2-28
17	PWRDN	掉电控制	
18	REFLO	输入放大器外部电容器连接	
19	REFCM	输入放大器外部电容器连接	
20	REFHI	输入放大器外部电容器连接	
21	O/E FIELD	奇数/偶数场输出	
22	VSOUT/A0	场同步输出时钟/串口地址输入	
23	HSOUT	行同步输出时钟	
24	SOGOUT	绿同步输出	
25	DATACK	数据输出时钟	
26	VDD（3.3V）	电源	
27	GND	地	
28	$CB/CR/RED_{OUT}<9>$	红色转换器输出	
29	$CB/CR/RED_{OUT}<8>$	红色转换器输出	
30	$CB/CR/RED_{OUT}<7>$	红色转换器输出	
31	$CB/CR/RED_{OUT}<6>$	红色转换器输出	
32	$CB/CR/RED_{OUT}<5>$	红色转换器输出	
33	$CB/CR/RED_{OUT}<4>$	红色转换器输出	
34	$CB/CR/RED_{OUT}<3>$	红色转换器输出	
35	$CB/CR/RED_{OUT}<2>$	红色转换器输出	
36	$CB/CR/RED_{OUT}<1>$	红色转换器输出	
37	$CB/CR/RED_{OUT}<0>$	红色转换器输出	
38	VDD（3.3V）	电源	
39	GND	地	
40	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
41	DAVDD（1.8V）	数字逻辑电源	
42	$GREEN_{OUT}$<9>	绿色转换器输出	
43	$GREEN_{OUT}$<8>	绿色转换器输出	
44	$GREEN_{OUT}$<7>	绿色转换器输出	
45	$GREEN_{OUT}$<6>	绿色转换器输出	
46	$GREEN_{OUT}$<5>	绿色转换器输出	
47	$GREEN_{OUT}$<4>	绿色转换器输出	
48	$GREEN_{OUT}$<3>	绿色转换器输出	
49	$GREEN_{OUT}$<2>	绿色转换器输出	
50	$GREEN_{OUT}$<1>	绿色转换器输出	
51	$GREEN_{OUT}$<0>	绿色转换器输出	
52	VDD（3.3V）	电源	
53	GND	地	
54	$BLUE_{OUT}$<9>	蓝色转换器输出	
55	$BLUE_{OUT}$<8>	蓝色转换器输出	
56	$BLUE_{OUT}$<7>	蓝色转换器输出	1. 封装：采用 80 脚 LQFP 封装 2. 用途：高性能 10 位显示接口 3. 应用领域：高清晰度电视（Advanced TV）、等离子显示器面板、液晶电视（LCDTV）、高清晰度电视（HDTV）、RGB 图形处理、液晶显示器和投影仪、扫描转换器 4. 关键参数：1.8V/3.3V 电源、工作温度为 0～70℃ 5. 内部框图见附图 2-28
57	$BLUE_{OUT}$<6>	蓝色转换器输出	
58	$BLUE_{OUT}$<5>	蓝色转换器输出	
59	$BLUE_{OUT}$<4>	蓝色转换器输出	
60	$BLUE_{OUT}$<3>	蓝色转换器输出	
61	$BLUE_{OUT}$<2>	蓝色转换器输出	
62	$BLUE_{OUT}$<1>	蓝色转换器输出	
63	$BLUE_{OUT}$<0>	蓝色转换器输出	
64	VDD（3.3V）	电源	
65	GND	地	
66	SDA	串口数据输入与输出	
67	SCL	串口数据时钟	
68	HSYNC1	通道 1 行同步输入	
69	VSYNC1	通道 1 场同步输入	
70	HSYNC0	通道 0 行同步输入	
71	VSYNC0	通道 0 场同步输入	
72	EXTCLK/COAST	时钟发生器/COAST 输入	
73	CLAMP	外部钳位输入	
74	PV_D（1.8V）	锁相环电源	
75	GND	地	
76	PV_D（1.8V）	锁相环电源	
77	GND	地	
78	FILT	外部滤波器连接	
79	PV_D（1.8V）	锁相环电源	
80	GND	地	

（43）AD9983A

引脚号	引脚符号	引 脚 功 能	备　注
1	V_D（1.8V）	模拟电源	1. 封装：采用 80 脚 LQFP 封装 2. 用途：高性能 8 位显示接口 3. 应用领域：高清晰度电视（Advanced TV）、等离子显示器面板、液晶电视（LCDTV）、高清晰度电视（HDTV）、RGB 图形处理、液晶显示器和投影仪、扫描转换器 4. 关键参数：提供 1.8V 电源和模拟输入、三态 CMOS 输出可驱动 1.8～3.3V 5. 内部框图见附图 2-29
2	$PB/BLUE_{IN0}$	蓝通道 0 模拟输入	
3	GND	地	
4	$PB/BLUE_{IN1}$	蓝通道 1 模拟输入	
5	V_D（1.8V）	模拟电源	
6	$Y/GREEN_{IN0}$	绿通道 0 模拟输入	
7	GND	地	
8	SOGIN0	绿同步通道 0 输入	
9	V_D（1.8V）	模拟电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
10	$Y/GREEN_{IN1}$	绿通道 1 模拟输入	
11	GND	地	
12	SOGIN1	绿同步通道 1 输入	
13	V_D（1.8V）	模拟电源	
14	PR/RED_{IN0}	红通道 0 模拟输入	
15	GND	地	
16	PR/RED_{IN1}	红通道 1 模拟输入	
17	PWRDN	掉电控制	
18	REFLO	输入放大器外部电容器连接	
19	NC	空脚	
20	REFHI	输入放大器外部电容器连接	
21	O/E FIELD	奇数/偶数场输出	
22	VSOUT/A0	场同步输出时钟/串口地址输入	
23	HSOUT	行同步输出时钟	
24	SOGOUT	绿同步输出	
25	DATACK	数据输出时钟	
26	VDD（3.3V）	电源	
27	GND	地	
28	$CB/CR/RED_{OUT}$ 7	红色转换器输出	
29	$CB/CR/RED_{OUT}$ 6	红色转换器输出	
30	$CB/CR/RED_{OUT}$ 5	红色转换器输出	
31	$CB/CR/RED_{OUT}$ 4	红色转换器输出	1. 封装：采用 80 脚 LQFP 封装 2. 用途：高性能 8 位显示接口 3. 应用领域：高清晰度电视（Advanced TV）、等离子显示器面板、液晶电视（LCDTV）、高清晰度电视（HDTV）、RGB 图形处理、液晶显示器和投影仪、扫描转换器 4. 关键参数：提供 1.8V 电源和模拟输入、三态 CMOS 输出可驱动 1.8～3.3V 5. 内部框图见附图 2-29
32	$CB/CR/RED_{OUT}$ 3	红色转换器输出	
33	$CB/CR/RED_{OUT}$ 2	红色转换器输出	
34	$CB/CR/RED_{OUT}$ 1	红色转换器输出	
35	$CB/CR/RED_{OUT}$ 0	红色转换器输出	
36	NC	空脚	
37	NC	空脚	
38	VDD（3.3V）	电源	
39	GND	地	
40	GND	地	
41	DAVDD（1.8V）	数字逻辑电源	
42	$Y/GREEN_{OUT}$ 7	绿色转换器输出	
43	$Y/GREEN_{OUT}$ 6	绿色转换器输出	
44	$Y/GREEN_{OUT}$ 5	绿色转换器输出	
45	$Y/GREEN_{OUT}$ 4	绿色转换器输出	
46	$Y/GREEN_{OUT}$ 3	绿色转换器输出	
47	$Y/GREEN_{OUT}$ 2	绿色转换器输出	
48	$Y/GREEN_{OUT}$ 1	绿色转换器输出	
49	$Y/GREEN_{OUT}$ 0	绿色转换器输出	
50	NC	空脚	
51	NC	空脚	
52	VDD（3.3V）	电源	
53	GND	地	
54	$CB/BLUE_{OUT}$ 7	蓝色转换器输出	
55	$CB/BLUE_{OUT}$ 6	蓝色转换器输出	
56	$CB/BLUE_{OUT}$ 5	蓝色转换器输出	
57	$CB/BLUE_{OUT}$ 4	蓝色转换器输出	
58	$CB/BLUE_{OUT}$ 3	蓝色转换器输出	
59	$CB/BLUE_{OUT}$ 2	蓝色转换器输出	
60	$CB/BLUE_{OUT}$ 1	蓝色转换器输出	
61	$CB/BLUE_{OUT}$ 0	蓝色转换器输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
62	NC	空脚	
63	NC	空脚	
64	VDD（3.3V）	电源	
65	GND	地	
66	SDA	串口数据输入与输出	
67	SCL	串口数据时钟	1. 封装：采用 80 脚 LQFP 封装 2. 用途：高性能 8 位显示接口 3. 应用领域：高清晰度电视（Advanced TV）、等离子显示器面板、液晶电视（LCDTV）、高清晰度电视（HDTV）、RGB 图形处理、液晶显示器和投影仪、扫描转换器 4. 关键参数：提供 1.8V 电源和模拟输入、三态 CMOS 输出可驱动 1.8 V～3.3V 5. 内部框图见附图 2-29
68	HSYNC1	通道 1 行同步输入	
69	VSYNC1	通道 1 场同步输入	
70	HSYNC0	通道 0 行同步输入	
71	VSYNC0	通道 0 场同步输入	
72	EXTCLK/COAST	时钟发生器/COAST 输入	
73	CLAMP	外部钳位输入	
74	PV_D（1.8V）	锁相环电源	
75	GND	地	
76	PV_D（1.8V）	锁相环电源	
77	GND	地	
78	FILT	外部滤波器连接	
79	PV_D（1.8V）	锁相环电源	
80	GND	地	

（44）AD9984A

引脚号	引脚符号	引 脚 功 能	备　　注
1	V_D（1.8V）	模拟电源	
2	$PB/BLUE_{IN0}$	蓝通道 0 模拟输入	
3	GND	地	
4	$PB/BLUE_{IN1}$	蓝通道 1 模拟输入	
5	V_D（1.8V）	模拟电源	
6	$Y/GREEN_{IN0}$	绿通道 0 模拟输入	
7	GND	地	
8	SOGIN0	绿同步通道 0 输入	
9	V_D（1.8V）	模拟电源	1. 封装：采用 80 脚 LQFP 与 LFCSP 封装 2. 用途：高性能 10 位显示接口 3. 应用领域：高清晰度电视（Advanced TV）、等离子显示器面板、液晶电视（LCDTV）、高清晰度电视（HDTV）、RGB 图形处理、液晶显示器和投影仪、扫描转换器 4. 关键参数：V_D 引脚最大电压为 1.98V、VDD 引脚最大电压为 3.6V、PV_D 引脚最大电压为 1.98V、DAVDD 引脚最大电压为 1.98V、工作温度范围为－25～+85℃、贮存温度为－65～150℃ 5. 内部框图见附图 2-30
10	$Y/GREEN_{IN1}$	绿通道 1 模拟输入	
11	GND	地	
12	SOGIN1	绿同步通道 1 输入	
13	V_D（1.8V）	模拟电源	
14	PR/RED_{IN0}	红通道 0 模拟输入	
15	GND	地	
16	PR/RED_{IN1}	红通道 1 模拟输入	
17	PWRDN	掉电控制	
18	REFLO	输入放大器外部电容器连接	
19	NC	空脚	
20	REFHI	输入放大器外部电容器连接	
21	O/E FIELD	奇数/偶数场输出	
22	VSOUT/A0	场同步输出时钟/串口地址输入	
23	HSOUT	行同步输出时钟	
24	SOGOUT	绿同步输出	
25	DATACK	数据输出时钟	
26	VDD（3.3V）	电源	
27	GND	地	
28	$CB/CR/RED_{OUT}$ 9	红色转换器输出	
29	$CB/CR/RED_{OUT}$ 8	红色转换器输出	
30	$CB/CR/RED_{OUT}$ 7	红色转换器输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
31	$CB/CR/RED_{OUT}$ 6	红色转换器输出	
32	$CB/CR/RED_{OUT}$ 5	红色转换器输出	
33	$CB/CR/RED_{OUT}$ 4	红色转换器输出	
34	$CB/CR/RED_{OUT}$ 3	红色转换器输出	
35	$CB/CR/RED_{OUT}$ 2	红色转换器输出	
36	$CB/CR/RED_{OUT}$ 1	红色转换器输出	
37	$CB/CR/RED_{OUT}$ 0	红色转换器输出	
38	VDD（3.3V）	电源	
39	GND	地	
40	GND	地	
41	DAVDD（1.8）	数字逻辑电源	
42	$Y/GREEN_{OUT}$ 9	绿色转换器输出	
43	$Y/GREEN_{OUT}$ 8	绿色转换器输出	
44	$Y/GREEN_{OUT}$ 7	绿色转换器输出	
45	$Y/GREEN_{OUT}$ 6	绿色转换器输出	
46	$Y/GREEN_{OUT}$ 5	绿色转换器输出	
47	$Y/GREEN_{OUT}$ 4	绿色转换器输出	
48	$Y/GREEN_{OUT}$ 3	绿色转换器输出	
49	$Y/GREEN_{OUT}$ 2	绿色转换器输出	
50	$Y/GREEN_{OUT}$ 1	绿色转换器输出	1. 封装：采用 80 脚 LQFP 与 LFCSP 封装 2. 用途：高性能 10 位显示接口 3. 应用领域：高清晰度电视（Advanced TV）、等离子显示器面板、液晶电视（LCDTV）、高清晰度电视（HDTV）、RGB 图形处理、液晶显示器和投影仪、扫描转换器 4. 关键参数：V_D 引脚最大电压为 1.98V、VDD 引脚最大电压为 3.6V、PV_D 引脚最大电压为 1.98V、DAVDD 引脚最大电压为 1.98V、工作温度范围为－25～+85℃、贮存温度为－65～150℃ 5. 内部框图见附图 2-30
51	$Y/GREEN_{OUT}$ 0	绿色转换器输出	
52	VDD（3.3V）	电源	
53	GND	地	
54	$CB/BLUE_{OUT}$ 9	蓝色转换器输出	
55	$CB/BLUE_{OUT}$ 8	蓝色转换器输出	
56	$CB/BLUE_{OUT}$ 7	蓝色转换器输出	
57	$CB/BLUE_{OUT}$ 6	蓝色转换器输出	
58	$CB/BLUE_{OUT}$ 5	蓝色转换器输出	
59	$CB/BLUE_{OUT}$ 4	蓝色转换器输出	
60	$CB/BLUE_{OUT}$ 3	蓝色转换器输出	
61	$CB/BLUE_{OUT}$ 2	蓝色转换器输出	
62	$CB/BLUE_{OUT}$ 1	蓝色转换器输出	
63	$CB/BLUE_{OUT}$ 0	蓝色转换器输出	
64	VDD（3.3V）	电源	
65	GND	地	
66	SDA	串口数据输入与输出	
67	SCL	串口数据时钟	
68	HSYNC1	通道 1 行同步输入	
69	VSYNC1	通道 1 场同步输入	
70	HSYNC0	通道 0 行同步输入	
71	VSYNC0	通道 0 场同步输入	
72	EXTCLK/COAST	时钟发生器/COAST 输入	
73	CLAMP	外部钳位输入	
74	PV_D（1.8V）	锁相环电源	
75	GND	地	
76	PV_D（1.8V）	锁相环电源	
77	GND	地	
78	FILT	外部滤波器连接	
79	PV_D（1.8V）	锁相环电源	
80	GND	地	

（45）AD9985

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	
2	GOUTA<7>	绿色转换器输出	
3	GOUTA<6>	绿色转换器输出	
4	GOUTA<5>	绿色转换器输出	
5	GOUTA<4>	绿色转换器输出	
6	GOUTA<3>	绿色转换器输出	
7	GOUTA<2>	绿色转换器输出	
8	GOUTA<1>	绿色转换器输出	
9	GOUTA<0>	绿色转换器输出	
10	GND	地	
11	VDD	电源	
12	BOUTA<7>	蓝色转换器输出	
13	BOUTA<6>	蓝色转换器输出	
14	BOUTA<5>	蓝色转换器输出	
15	BOUTA<4>	蓝色转换器输出	
16	BOUTA<3>	蓝色转换器输出	
17	BOUTA<2>	蓝色转换器输出	
18	BOUTA<1>	蓝色转换器输出	
19	BOUTA<0>	蓝色转换器输出	
20	GND	地	
21	GND	地	
22	VDD	电源	1. 封装：采用 80 脚 LQFP 封装 2. 用途：110 MSPS/140 MSPS 模拟接口（平板显示器用） 3. 应用领域：RGB 图形处理、LCD 显示器和投影仪、等离子显示器、扫描转换器、数字电视 4. 关键参数：0.5 ～1.0 V 模拟输入范围、3.3V 供电、工作温度范围为−40～+85℃ 5. 内部框图见附图 2-31
23	VDD	电源	
24	GND	地	
25	GND	地	
26	PV_D	锁相环电源	
27	PV_D	锁相环电源	
28	GND	地	
29	COAST	锁相环 COAST 信号输入	
30	HSYNC	行同步输入	
31	VSYNC	场同步输入	
32	GND	地	
33	FILT	外部滤波器连接	
34	PV_D	锁相环电源	
35	PV_D	锁相环电源	
36	GND	地	
37	MIDSCV	内部 Midscale 电压旁路	
38	CLAMP	钳位输入	
39	V_D	模拟电源	
40	GND	地	
41	GND	地	
42	V_D	模拟电源	
43	B_{AIN}	蓝色转换器模拟输入	
44	GND	地	
45	V_D	模拟电源	
46	V_D	模拟电源	
47	GND	地	
48	G_{AIN}	绿色转换器模拟输入	
49	SOGIN	绿同步输入	
50	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
51	V_D	模拟电源	
52	V_D	模拟电源	
53	GND	地	
54	R_{AIN}	红色转换器模拟输入	
55	A0	串口地址输入	
56	SCL	串口数据时钟	
57	SDA	串口数据输入与输出	
58	REF BYPASS	内部参考旁路	
59	V_D	模拟电源	
60	GND	地	
61	GND	地	
62	V_D	模拟电源	1. 封装：采用 80 脚 LQFP 封装 2. 用途：110 MSPS/140 MSPS 模拟接口（平板显示器用） 3. 应用领域：RGB 图形处理、LCD 显示器和投影仪、等离子显示器、扫描转换器、数字电视 4. 关键参数：0.5 ～1.0 V 模拟输入范围、3.3V 供电、工作温度范围为−40～+85℃ 5. 内部框图见附图 2-31
63	GND	地	
64	VSOUT	场同步输出	
65	SOGOUT	绿同步输出	
66	HSOUT	行同步输出	
67	DATACK	数据输出时钟	
68	GND	地	
69	VDD	电源	
70	ROUTA<7>	红色转换器输出	
71	ROUTA<6>	红色转换器输出	
72	ROUTA<5>	红色转换器输出	
73	ROUTA<4>	红色转换器输出	
74	ROUTA<3>	红色转换器输出	
75	ROUTA<2>	红色转换器输出	
76	ROUTA<1>	红色转换器输出	
77	ROUTA<0>	红色转换器输出	
78	VDD	电源	
79	VDD	电源	
80	GND	地	

（46）ADC08031

引脚号		引脚符号	引 脚 功 能	备　　注
14 脚	8 脚			
1	1	$\overline{CS}$	片选	1. 封装：采用 14 脚 DIP 与 8 脚 DIP 封装 2. 用途：ADC08031/ADC08032/ADC08034/ADC08038 是 8 位逐次逼近 A-D 转换器与串行 I / O 和配置的输入多路复用器 3. 应用领域：采用 14 脚封装，应用在厦华液晶电视上 4. 关键参数：0～5V 模拟输入电压范围、单一 5V 电源
2		NC	空脚	
3	2	V_{IN}（+）	电压输入（+）	
4		NC	空脚	
5	3	V_{IN}（−）	电压输入（−）	
6		NC	空脚	
7	4	GND	地	
8	5	V_{REF}	参考电压	
9		NC	空脚	
10	6	D0	数据	
11		NC	空脚	
12	7	CLK	时钟	
13		NC	空脚	
14	8	VCC	电源	

（47）ADD8708

引脚号	引脚符号	引 脚 功 能	备　　注
1	REG_{FB}	调节反馈	
2	GND	地	
3	VDD	电源	
4	V_{REG} OUT	调节输出电压	
5	$V_{IN}18$	缓冲器输入	
6	$V_{IN}17$	缓冲器输入	
7	$V_{IN}16$	缓冲器输入	
8	$V_{IN}15$	缓冲器输入	
9	$V_{IN}14$	缓冲器输入	
10	$V_{IN}13$	缓冲器输入	
11	$V_{IN}12$	缓冲器输入	
12	$V_{IN}11$	缓冲器输入	
13	$V_{IN}10$	缓冲器输入	
14	$V_{IN}9$	缓冲器输入	
15	$V_{IN}8$	缓冲器输入	
16	$V_{IN}7$	缓冲器输入	
17	$V_{IN}6$	缓冲器输入	
18	$V_{IN}5$	缓冲器输入	
19	$V_{IN}4$	缓冲器输入	
20	$V_{IN}3$	缓冲器输入	
21	$V_{IN}2$	缓冲器输入	
22	$V_{IN}1$	缓冲器输入	1. 封装：采用 48 脚 LQFP 与 LFCSP 封装
23	GND	地	2. 用途：18 频道γ缓冲与调节
24	VDD	电源	3. 应用领域：液晶电视面板、液晶显示器面板
25	$V_{OUT}1$	缓冲器输出	4. 关键参数：单电源工作（7.5～16.5V）
26	$V_{OUT}2$	缓冲器输出	5. 引脚排列内部框图见附图 2-32
27	$V_{OUT}3$	缓冲器输出	
28	$V_{OUT}4$	缓冲器输出	
29	$V_{OUT}5$	缓冲器输出	
30	$V_{OUT}6$	缓冲器输出	
31	GND	地	
32	VDD	电源	
33	$V_{OUT}7$	缓冲器输出	
34	$V_{OUT}8$	缓冲器输出	
35	$V_{OUT}9$	缓冲器输出	
36	$V_{OUT}10$	缓冲器输出	
37	$V_{OUT}11$	缓冲器输出	
38	$V_{OUT}12$	缓冲器输出	
39	GND	地	
40	VDD	电源	
41	$V_{OUT}13$	缓冲器输出	
42	$V_{OUT}14$	缓冲器输出	
43	$V_{OUT}15$	缓冲器输出	
44	$V_{OUT}16$	缓冲器输出	
45	$V_{OUT}17$	缓冲器输出	
46	$V_{OUT}18$	缓冲器输出	
47	GND	地	
48	VDD	电源	

（48）ADD8709

引脚号	引脚符号	引 脚 功 能	备　注
1	REG_{FB}	调节反馈	
2	GND	地	
3	VDD	电源	
4	V_{REG} OUT	调节输出电压	
5	$V_{IN}18$	缓冲器输入	
6	$V_{IN}17$	缓冲器输入	
7	$V_{IN}16$	缓冲器输入	
8	$V_{IN}15$	缓冲器输入	
9	$V_{IN}14$	缓冲器输入	
10	$V_{IN}13$	缓冲器输入	
11	$V_{IN}12$	缓冲器输入	
12	$V_{IN}11$	缓冲器输入	
13	$V_{IN}10$	缓冲器输入	
14	$V_{IN}9$	缓冲器输入	
15	$V_{IN}8$	缓冲器输入	
16	$V_{IN}7$	缓冲器输入	
17	$V_{IN}6$	缓冲器输入	
18	$V_{IN}5$	缓冲器输入	
19	$V_{IN}4$	缓冲器输入	
20	$V_{IN}3$	缓冲器输入	
21	$V_{IN}2$	缓冲器输入	
22	$V_{IN}1$	缓冲器输入	1. 封装：采用 48 脚 LQFP 封装
23	GND	地	2. 用途：18 频道 γ 缓冲与调节
24	VDD	电源	3. 应用领域：液晶电视面板、液晶显示器面板
25	$V_{OUT}1$	缓冲器输出	4. 关键参数：单电源工作（7.5～16.5V）
26	$V_{OUT}2$	缓冲器输出	5. 引脚排列及内部框图见附图 2-33
27	$V_{OUT}3$	缓冲器输出	
28	$V_{OUT}4$	缓冲器输出	
29	$V_{OUT}5$	缓冲器输出	
30	$V_{OUT}6$	缓冲器输出	
31	GND	地	
32	VDD	电源	
33	$V_{OUT}7$	缓冲器输出	
34	$V_{OUT}8$	缓冲器输出	
35	$V_{OUT}9$	缓冲器输出	
36	$V_{OUT}10$	缓冲器输出	
37	$V_{OUT}11$	缓冲器输出	
38	$V_{OUT}12$	缓冲器输出	
39	GND	地	
40	VDD	电源	
41	$V_{OUT}13$	缓冲器输出	
42	$V_{OUT}14$	缓冲器输出	
43	$V_{OUT}15$	缓冲器输出	
44	$V_{OUT}16$	缓冲器输出	
45	$V_{OUT}17$	缓冲器输出	
46	$V_{OUT}18$	缓冲器输出	
47	GND	地	
48	VDD	电源	

（49）ADD8754

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	1. 封装：采用 24 脚 LFCSP 封装 2. 用途：液晶面板升压开关稳压器 3. 应用领域：TFT LCD 面板（液晶显示器，液晶电视，笔记本电脑） 4. 引脚排列及内部框图见附图 2-34
2	VGH_M	门脉冲调制器输出	
3	VFLK	门脉冲调制器控制输入	
4	VDPM	门脉冲调制器启用	
5	VDD_1	电源	
6	VDD_2	电源	
7	OUT	公共电压放大器输出	
8	NEG	公共电压放大器反相输入	
9	POS	公共电压放大器非反相输入	
10	AGND	模拟地	
11	ADJ	线性稳压器输出电压选择	
12	LDO_OUT	线性稳压器输出	
13	VIN_1	电源输入	
14	SS	软启动	
15	COMP	升压转换器补偿	
16	FREQ	频率选择	
17	VIN_2	升压开关调节器电源	
18	LX	升压开关调节器开关节点	
19	$\overline{\text{SHDN}}$	设备关机	
20	FB	反馈电压	
21	PGND	升压开关调节器电源接地	
22	CE	时间延迟	
23	RE	负斜率	
24	VGH	门脉冲调制器电压输入	

（50）ADM3232EARNZ

引脚号	引脚符号	引 脚 功 能	备　　注
1	C1+	外部电容 1 连接	该集成电路为 RS-232 线路驱动器/接收器，它与 MAX3232 性能基本相同，可以互换。应用电路见附图 2-35（以应用在 LG 52LG70ED-CA 液晶电视上为例）
2	V+	内部产生的正电源（6V）	
3	C1−	外部电容 1 连接	
4	C2+	外部电容 2 连接	
5	C2−	外部电容 2 连接	
6	V−	内部产生的负电源（−6V）	
7	T2OUT	发送器（驱动器）输出	
8	R2IN	接收器输入	
9	R2OUT	接收器输出	
10	T2IN	发送器（驱动器）输入	
11	T1IN	发送器（驱动器）输入	
12	R1OUT	接收器输出	
13	R1IN	接收器输入	
14	T1OUT	发送器（驱动器）输出	
15	GND	地	
16	VCC	电源	

（51）ADV7181B

引脚号	引脚符号	引 脚 功 能	备　注
1	$\overline{\text{INTRQ}}$	中断请求输出	
2	HS	行同步输出信号	
3	DGND	数字地	
4	DVDDIO	数字电源输入与输出	
5	P11	视频像素输出端口	
6	P10	视频像素输出端口	
7	P9	视频像素输出端口	
8	P8	视频像素输出端口	
9	SFL	载波频率锁定	
10	DGND	数字地	
11	DVDDIO	数字电源输入与输出	
12	NC	空脚	
13	NC	空脚	
14	P7	视频像素输出端口	
15	P6	视频像素输出端口	
16	P5	视频像素输出端口	
17	P4	视频像素输出端口	
18	P3	视频像素输出端口	
19	P2	视频像素输出端口	
20	LLC	线锁定输出时钟	
21	XTAL1	时钟振荡器	1. 封装：采用 64 脚的 LQFP 无铅封装和 64 脚 LFCSP 封装 2. 用途：多格式 SDTV 视频解码器 3. 应用领域：DVD 刻录机、PC 视频、液晶电视（LCD TV）、机顶盒、安全系统、数字电视、便携式视频设备、车载娱乐系统、AVR 接收机 4. 关键参数：3.3 V 模拟电压，1.8 V 数字核心电压，3.3V 输入/输出电压、工作温度范围为-40～+85℃
22	XTAL	时钟振荡器	
23	DVDD	数字电源	
24	DGND	数字地	
25	P1	视频像素输出端口	
26	P0	视频像素输出端口	
27	NC	空脚	
28	NC	空脚	
29	$\overline{\text{PWRDWN}}$	掉电模式	
30	ELPF	外部滤波器连接	
31	PVDD	锁相环电源	
32	AGND	模拟地	
33	NC	空脚	
34	DGND	数字地	
35	$A_{IN}1$	模拟视频输入通道	
36	$A_{IN}2$	模拟视频输入通道	
37	AGND	模拟地	
38	CAPY1	ADC 电容网络	
39	CAPY2	ADC 电容网络	
40	AVDD	模拟电源	
41	REFOUT	内部电压输出	
42	CML	内部共模电平	
43	AGND	模拟地	
44	CAPC2	ADC 电容网络	
45	AGND	模拟地	
46	$A_{IN}3$	模拟视频输入通道	
47	$A_{IN}4$	模拟视频输入通道	
48	$A_{IN}5$	模拟视频输入通道	
49	$A_{IN}6$	模拟视频输入通道	
50	NC	空脚	
51	$\overline{\text{RESET}}$	系统复位	
52	ALSB	I^2C 地址选择	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
53	SDA	I^2C 串口数据输入与输出	1. 封装：采用 64 脚的 LQFP 无铅封装和 64 脚 LFCSP 封装 2. 用途：多格式 SDTV 视频解码器 3. 应用领域：DVD 刻录机、PC 视频、液晶电视（LCD TV）、机顶盒、安全系统、数字电视、便携式视频设备、车载娱乐系统、AVR 接收机 4. 关键参数：3.3 V 模拟电压，1.8 V 数字核心电压，3.3V 输入/输出电压、工作温度范围为−40～+85℃
54	SCLK	I^2C 串口时钟输入	
55	NC	空脚	
56	NC	空脚	
57	DGND	数字地	
58	DVDD	数字电源	
59	P15	视频像素输出端口	
60	P14	视频像素输出端口	
61	P13	视频像素输出端口	
62	P12	视频像素输出端口	
63	FIELD	偶场指示信号	
64	VS	场同步输出信号	

（52）ADV7181C

引脚号	引脚符号	引 脚 功 能	备 注
1	INT	中断	ADV7181C 是一款高质量、单芯片、多格式视频解码器和图形数字化仪，应用在液晶电视、液晶/DLP 投影仪、带个人录像机功能的高清电视机顶盒等领域
2	HS/CS	水平同步输出信号（SDP 和 CP 模式）/数字复合同步信号（CP 模式）	
3	DGND	数字地	
4	DVDDIO	数字 I/O 电源电压（3.3V）	
5	P15	视频像素输出端口	
6	P14	视频像素输出端口	
7	P13	视频像素输出端口	
8	P12	视频像素输出端口	
9	SFL/SYNC_OUT	副载波频率锁定/分隔同步输出(仅在 CP 模式下可用）	
10	DGND	数字地	
11	DVDDIO	数字 I/O 电源电压（3.3V）	
12	P11	视频像素输出端口	
13	P10	视频像素输出端口	
14	P9	视频像素输出端口	
15	P8	视频像素输出端口	
16	P7	视频像素输出端口	
17	P6	视频像素输出端口	
18	P5	视频像素输出端口	
19	P4	视频像素输出端口	
20	LLC	行锁定输出时钟	
21	XTAL1	晶振输出（28.63636MHz）	
22	XTAL	晶振输入（28.63636MHz）	
23	DVDD	数字内核电源电压（1.8V）	
24	DGND	数字地	
25	P3	视频像素输出端口	
26	P2	视频像素输出端口	
27	P1	视频像素输出端口	
28	P0	视频像素输出端口	
29	$\overline{\text{PWRDWN}}$	关断模式	
30	ELPF	外部环路滤波器连接	
31	PVDD	PLL 电源（1.8V）	
32	AGND	模拟地	
33	NC	空脚	
34	FB	快速开关叠架输入（该引脚转换 CVBS 与 RGB 模拟信号）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
35	AIN1	模拟视频输入通道	ADV7181C 是一款高质量、单芯片、多格式视频解码器和图形数字化仪，应用在液晶电视、液晶/DLP 投影仪、带个人录像机功能的高清电视机顶盒等领域
36	AIN2	模拟视频输入通道	
37	AGND	模拟地	
38	CAPY1	ADC 电容网络	
39	CAPY2	ADC 电容网络	
40	AVDD	模拟电源（3.3V）	
41	REFOUT	内部基准电压输出	
42	CML	内部 ADC 的共模电平	
43	AGND	模拟地	
44	CAPC2	ADC 电容网络	
45	NC	空脚	
46	AIN3	模拟视频输入通道	
47	AIN4	模拟视频输入通道	
48	AIN5	模拟视频输入通道	
49	AIN6	模拟视频输入通道	
50	SOG/SOY	绿同步/亮度同步输入（用于嵌入式同步模式）	
51	RESET	系统复位输入（低电平有效）	
52	ALSB	选择 ADV7181C 控制端和 VBI 回读端的 I^2C 地址	
53	SDATA	I^2C 端口串行数据输入/输出	
54	SCLK	I^2C 端口串行时钟输入	
55	VS_IN	VS 输入信号	
56	HS_IN/CS_IN	数字 HS 输入信号或数字 CS 输入信号（用于提取 5 线或 4 线 RGB 模式中时序）	
57	DGND	数字地	
58	DVDD	数字内核电源电压（1.8V）	
59	P19	视频像素输出端口	
60	P18	视频像素输出端口	
61	P17	视频像素输出端口	
62	P16	视频像素输出端口	
63	FIELD/DE	偶场指示信号/数据使能信号	
64	VS	垂直同步输出信号（SDP 和 CP 模式）	

（53）ADV7184

引脚号	引脚符号	引 脚 功 能	备　注
1	VS	场同步输出信号	1. 封装：采用 80 脚 LQFP 无铅封装 2. 用途：多格式 SDTV 视频解码器 3. 应用领域：高端 DVD 刻录机、视频投影仪、液晶电视（LCD TV）、机顶盒、安全系统、数字电视、AVR 接收器 4. 关键参数：3.3 V 模拟电压，1.8V 数字核心电压，3.3V 的输入/输出电压、工作温度范围为−40～+85℃ 5. 引脚排列及内部框图见附图 2-36
2	HS	行同步输出信号	
3	DGND	数字地	
4	DVDDIO	数字电源输入与输出	
5	P11	视频像素输出端口	
6	P10	视频像素输出端口	
7	P9	视频像素输出端口	
8	P8	视频像素输出端口	
9	DGND	数字地	
10	DVDD	数字电源	
11	$\overline{\text{INT}}$	中断请求输出	
12	SFL	载波频率锁定	
13	TEST2	测试	
14	DGND	数字地	
15	DVDDIO	数字电源输入与输出	
16	TEST8	测试	
17	TEST12	测试	
18	TEST11	测试	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
19	P7	视频像素输出端口	
20	P6	视频像素输出端口	
21	P5	视频像素输出端口	
22	P4	视频像素输出端口	
23	P3	视频像素输出端口	
24	P2	视频像素输出端口	
25	TEST3	测试	
26	LLC2	线锁定时钟	
27	LLC1	线锁定时钟	
28	XTAL1	时钟振荡器源	
29	XTAL	时钟振荡器源	
30	DVDD	数字电源	
31	DGND	数字地	
32	P1	视频像素输出端口	
33	P0	视频像素输出端口	
34	TEST10	测试	
35	TEST9	测试	
36	$\overline{\text{PWRND}}$	掉电模式	
37	ELPF	外部环路滤波器连接	
38	PVDD	电源	
39	AGND	模拟地	
40	FB	快速消隐	1. 封装：采用 80 脚 LQFP 无铅封装 2. 用途：多格式 SDTV 视频解码器 3. 应用领域：高端 DVD 刻录机、视频投影仪、液晶电视（LCD TV）、机顶盒、安全系统、数字电视、AVR 接收器 4. 关键参数：3.3 V 模拟电压，1.8V 数字核心电压，3.3V 的输入/输出电压、工作温度范围为−40～+85℃ 5. 引脚排列及内部框图见附图 2-36
41	AIN7	模拟视频输入通道	
42	AIN1	模拟视频输入通道	
43	AIN8	模拟视频输入通道	
44	AIN2	模拟视频输入通道	
45	AIN9	模拟视频输入通道	
46	AIN3	模拟视频输入通道	
47	AGND	模拟地	
48	CAPY1	模-数转换器电容网络	
49	CAPY2	模-数转换器电容网络	
50	AVDD	模拟电源	
51	REFOUT	内部电压参考输出	
52	CML	共模电平	
53	AGND	模拟地	
54	CAPC1	模-数转换器电容网络	
55	CAPC2	模-数转换器电容网络	
56	AGND	模拟地	
57	AIN10	模拟视频输入通道	
58	AIN4	模拟视频输入通道	
59	AIN11	模拟视频输入通道	
60	AIN5	模拟视频输入通道	
61	AIN12	模拟视频输入通道	
62	AIN6	模拟视频输入通道	
63	SOY	同步亮度信号	
64	$\overline{\text{RESET}}$	系统复位输入	
65	TEST7	测试	
66	ALSB	I^2C 地址选择	
67	SDA	I^2C 串口数据输入与输出	
68	SCLK	I^2C 串口时钟输入	
69	TEST4	测试	
70	TEST0	测试	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
71	DGND	数字地	1. 封装：采用 80 脚 LQFP 无铅封装 2. 用途：多格式 SDTV 视频解码器 3. 应用领域：高端 DVD 刻录机、视频投影仪、液晶电视（LCD TV）、机顶盒、安全系统、数字电视、AVR 接收器 4. 关键参数：3.3 V 模拟电压，1.8V 数字核心电压，3.3V 的输入/输出电压、工作温度范围为−40～+85℃ 5. 引脚排列及内部框图见附图 2-36
72	DVDD	数字电源	
73	P15	视频像素输出端口	
74	P14	视频像素输出端口	
75	P13	视频像素输出端口	
76	P12	视频像素输出端口	
77	TEST6	测试	
78	TEST1	测试	
79	$\overline{OE}$	使能像素输出总线	
80	FIELD	偶场指示信号	

（54）ADV7188

引脚号	引脚符号	引 脚 功 能	备　注
1	VS	场同步输出信号	1. 封装：采用 80 脚 LQFP 无铅封装 2. 用途：多格式 SDTV 视频解码器 3. 应用领域：高端 DVD 刻录机、视频投影仪、液晶电视（LCD TV）、机顶盒、专业视频产品、AVR 接收机 4. 关键参数：3.3 V 模拟电压，1.8 V 数字核心电压，3.3V 输入/输出电压，工作温度范围为−40～+85℃ 5. 引脚排列及内部框图见附图 2-37
2	HS	行同步输出信号	
3	DGND	数字地	
4	DVDDIO	数字电源输入与输出	
5	P15	视频像素输出端口	
6	P14	视频像素输出端口	
7	P13	视频像素输出端口	
8	P12	视频像素输出端口	
9	DGND	数字地	
10	DVDD	数字电源	
11	$\overline{INT}$	中断请求输出	
12	SFL	载波频率锁定	
13	TEST2	测试	
14	DGND	数字地	
15	DVDDIO	数字电源输入与输出	
16	TEST8	测试	
17	P11	视频像素输出端口	
18	P10	视频像素输出端口	
19	P9	视频像素输出端口	
20	P8	视频像素输出端口	
21	P7	视频像素输出端口	
22	P6	视频像素输出端口	
23	P5	视频像素输出端口	
24	P4	视频像素输出端口	
25	TEST3	测试	
26	LLC2	线锁定时钟	
27	LLC1	线锁定时钟	
28	XTAL1	时钟振荡器源	
29	XTAL	时钟振荡器源	
30	DVDD	数字电源	
31	DGND	数字地	
32	P3	视频像素输出端口	
33	P2	视频像素输出端口	
34	P1	视频像素输出端口	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
35	P0	视频像素输出端口	
36	$\overline{\text{PWRDN}}$	掉电模式	
37	ELPF	外部环路滤波器连接	
38	PVDD	电源	
39	AGND	模拟地	
40	FB	快速消隐	
41	AIN7	模拟视频输入通道	
42	AIN1	模拟视频输入通道	
43	AIN8	模拟视频输入通道	
44	AIN2	模拟视频输入通道	
45	AIN9	模拟视频输入通道	
46	AIN3	模拟视频输入通道	
47	AGND	模拟地	
48	CAPY1	模-数转换器电容网络	
49	CAPY2	模-数转换器电容网络	
50	AVDD	模拟电源	
51	REFOUT	内部电压参考输出	
52	CML	共模电平	
53	AGND	模拟地	
54	CAPC1	模-数转换器电容网络	1. 封装：采用 80 脚 LQFP 无铅封装 2. 用途：多格式 SDTV 视频解码器 3. 应用领域：高端 DVD 刻录机、视频投影仪、液晶电视（LCD TV）、机顶盒、专业视频产品、AVR 接收机 4. 关键参数：3.3 V 模拟电压，1.8 V 数字核心电压，3.3V 输入/输出电压，工作温度范围为-40～+85℃ 5. 引脚排列及内部框图见附图 2-37
55	CAPC2	模-数转换器电容网络	
56	AGND	模拟地	
57	AIN10	模拟视频输入通道	
58	AIN4	模拟视频输入通道	
59	AIN11	模拟视频输入通道	
60	AIN5	模拟视频输入通道	
61	AIN12	模拟视频输入通道	
62	AIN6	模拟视频输入通道	
63	SOY	同步亮度信号	
64	$\overline{\text{RESET}}$	系统复位输入	
65	TEST7	测试	
66	ALSB	I^2C 地址选择	
67	SDA	I^2C 串口数据输入与输出	
68	SCLK	I^2C 串口时钟输入	
69	TEST4	测试	
70	TEST0	测试	
71	DGND	数字地	
72	DVDD	数字电源	
73	P19	视频像素输出端口	
74	P18	视频像素输出端口	
75	P17	视频像素输出端口	
76	P16	视频像素输出端口	
77	TEST6	测试	
78	TEST1	测试	
79	$\overline{\text{OE}}$	使能像素输出总线	
80	FIELD	偶场指示信号	

（55）ADV7401

引脚号	引脚符号	引 脚 功 能	备　注
1	P32	视频像素输出端口	
2	P31	视频像素输出端口	
3	$\overline{\text{INT}}$	中断	
4	CS/HS	数码复合同步信号/行同步输出信号	
5	DGND	数字地	
6	DVDDIO	数字电源输入与输出	
7	P15	视频像素输出端口	
8	P14	视频像素输出端口	
9	P13	视频像素输出端口	
10	P12	视频像素输出端口	
11	DGND	数字地	
12	DVDD	数字电源输入与输出	
13	P29	视频像素输出端口	
14	P28	视频像素输出端口	
15	SFL/SYNC_OUT	载波频率锁定/同步输出信号	
16	SCLK2	I^2C 总线串行时钟输入端口	
17	DGND	数字地	
18	DVDDIO	数字电源输入与输出	
19	SDA2	I^2C 串口数据输入与输出	
20	P11	视频像素输出端口	1. 封装：采用 100 脚 LQFP 封装 2. 用途：10 位，多格式 SDTV/HDTV 视频解码器和 RGB 图形数字化仪 3. 应用领域：液晶/DLP™背投电视 HDTV、等离子电视（PDP HDTV）、CRT HDTV、LCD/DLP 前投影、LCD TV、HDTV 机顶盒与 PVR、硬盘录像机、DVD 刻录机、AVR 接收机等 4. 关键参数：工作温度范围为−40～+85℃，AVDD 引脚电压为 3.4V，DVDD 引脚电压为 1.8V，DVDDIO 引脚电压为 3.3V， PVDD 引脚电压为 1.8V 5. 引脚排列及内部框图见附图 2-38
21	P10	视频像素输出端口	
22	P9	视频像素输出端口	
23	P8	视频像素输出端口	
24	P27	视频像素输出端口	
25	P7	视频像素输出端口	
26	P6	视频像素输出端口	
27	P5	视频像素输出端口	
28	P4	视频像素输出端口	
29	P26	视频像素输出端口	
30	P25	视频像素输出端口	
31	P24	视频像素输出端口	
32	P23	视频像素输出端口	
33	P22	视频像素输出端口	
34	P21	视频像素输出端口	
35	DCLK_IN	时钟输入信号	
36	LLC1	线锁定输出时钟	
37	XTAL1	时钟源时钟振荡器	
38	XTAL	时钟源时钟振荡器	
39	DVDD	数字电源	
40	DGND	数字地	
41	P3	视频像素输出端口	
42	P2	视频像素输出端口	
43	P1	视频像素输出端口	
44	P0	视频像素输出端口	
45	P20	视频像素输出端口	
46	ELPF	外部环路滤波器连接	
47	PVDD	锁相环电源	
48	PVDD	锁相环电源	
49	AGND	模拟地	
50	AGND	模拟地	
51	FB	快速开关覆盖输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
52	SOG	绿色同步输入(用于嵌入式同步模式)	1. 封装：采用 100 脚 LQFP 封装 2. 用途：10 位，多格式 SDTV/HDTV 视频解码器和 RGB 图形数字化仪 3. 应用领域：液晶/DLP™背投电视 HDTV、等离子电视（PDP HDTV）、CRT HDTV、LCD/DLP 前投影、LCD TV、HDTV 机顶盒与 PVR、硬盘录像机、DVD 刻录机、AVR 接收机等 4. 关键参数：工作温度范围为−40～+85℃，AVDD 引脚电压为 3.4V，DVDD 引脚电压为 1.8V，DVDDIO 引脚电压为 3.3V， PVDD 引脚电压为 1.8V 5. 引脚排列及内部框图见附图 2-38
53	AIN7	模拟视频输入通道	
54	AIN1	模拟视频输入通道	
55	AIN8	模拟视频输入通道	
56	AIN2	模拟视频输入通道	
57	AIN9	模拟视频输入通道	
58	AIN3	模拟视频输入通道	
59	TEST1	测试	
60	AGND	模拟地	
61	CAPY1	模-数转换器电容网络	
62	CAPY2	模-数转换器电容网络	
63	AVDD	模拟电源	
64	REFOUT	内部电压参考输出	
65	CML	共模电平	
66	AGND	模拟地	
67	BIAS	外部偏置设置	
68	CAPC1	模-数转换器电容网络	
69	CAPC2	模-数转换器电容网络	
70	TEST0	模-数转换器电容网络	
71	AIN10	模拟视频输入通道	
72	AIN4	模拟视频输入通道	
73	AIN11	模拟视频输入通道	
74	AIN5	模拟视频输入通道	
75	AIN12	模拟视频输入通道	
76	AIN6	模拟视频输入通道	
77	SOY	同步亮度输入(用于嵌入式同步模式)	
78	$\overline{\text{RESET}}$	系统复位输入	
79	DE_IN	时钟输入信号	
80	ALSB	I^2C 地址选择	
81	SDA1	I^2C 串口数据输入与输出	
82	SCLK1	I^2C 总线串行时钟输入端口	
83	P40	视频像素输出端口	
84	P39	视频像素输出端口	
85	VS_IN	场同步输入信号	
86	HS_IN/CS_IN	行同步输入信号/复合同步信号输入	
87	P38	视频像素输出端口	
88	P37	视频像素输出端口	
89	DGND	数字地	
90	DVDD	数字电源	
91	P19	视频像素输出端口	
92	P18	视频像素输出端口	
93	P17	视频像素输出端口	
94	P16	视频像素输出端口	
95	P36	视频像素输出端口	
96	P35	视频像素输出端口	
97	P34	视频像素输出端口	
98	FIELD/DE	偶场指示信号/启用数据使能信号	
99	VS	场同步输出信号	
100	P33	视频像素输出端口	

（56）ADV7403

引脚号	引脚符号	引 脚 功 能	备　注
1	P32	视频像素输出端口	
2	P31	视频像素输出端口	
3	$\overline{\text{INT}}$	中断	
4	CS/HS	数码复合同步信号/行同步输出信号	
5	DGND	数字地	
6	DVDDIO	数字电源输入与输出	
7	P15	视频像素输出端口	
8	P14	视频像素输出端口	
9	P13	视频像素输出端口	
10	P12	视频像素输出端口	
11	DGND	数字地	
12	DVDD	数字电源输入与输出	
13	P29	视频像素输出端口	
14	P28	视频像素输出端口	
15	SFL/SYNC_OUT	载波频率锁定/同步输出信号	
16	SCLK2	I^2C 总线串行时钟输入端口	
17	DGND	数字地	
18	DVDDIO	数字电源输入与输出	
19	SDA2	I^2C 串口数据输入与输出	
20	P11	视频像素输出端口	1. 封装：采用 100 脚 LQFP 封装 2. 用途：12 位，多格式 SDTV/HDTV 视频解码器与 RGB 图形数字化仪 3. 应用领域：LCD/DLP™ 背投 HDTV、PDP HDTV、CRT HDTV、LCD/DLP 前投影机、LCD TV （HDTV ready）、HDTV 机顶盒与 PVR、硬盘的录像机、多格式扫描转换器， DVD 刻录机、AVR 接收机 4. 关键参数：工作温度范围为-40～+85℃），AVDD 引脚电压为 3.3V，DVDD 引脚电压为 1.8V，DVDDIO 引脚电压为 3.3V， PVDD 引脚电压为 1.8V 5. 引脚排列及内部框图见附图 2-39
21	P10	视频像素输出端口	
22	P9	视频像素输出端口	
23	P8	视频像素输出端口	
24	P27	视频像素输出端口	
25	P7	视频像素输出端口	
26	P6	视频像素输出端口	
27	P5	视频像素输出端口	
28	P4	视频像素输出端口	
29	P26	视频像素输出端口	
30	P25	视频像素输出端口	
31	P24	视频像素输出端口	
32	P23	视频像素输出端口	
33	P22	视频像素输出端口	
34	P21	视频像素输出端口	
35	DCLK_IN	时钟输入信号	
36	LLC1	线锁定输出时钟（像素数据，范围为 12.825～140MHz）	
37	XTAL1	晶体输出（28.63636 MHz）	
38	XTAL	晶体输入（28.63636 MHz）	
39	DVDD	数字电源	
40	DGND	数字地	
41	P3	视频像素输出端口	
42	P2	视频像素输出端口	
43	P1	视频像素输出端口	
44	P0	视频像素输出端口	
45	P20	视频像素输出端口	
46	ELPF	外部环路滤波器连接	
47	PVDD	锁相环电源	
48	PVDD	锁相环电源	
49	AGND	模拟地	
50	AGND	模拟地	
51	FB	快速开关覆盖输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
52	SOG	绿色同步输入	
53	AIN7	模拟视频输入通道	
54	AIN1	模拟视频输入通道	
55	AIN8	模拟视频输入通道	
56	AIN2	模拟视频输入通道	
57	AIN9	模拟视频输入通道	
58	AIN3	模拟视频输入通道	
59	TEST1	测试	
60	AGND	模拟地	
61	CAPY1	模-数转换器电容网络	
62	CAPY2	模-数转换器电容网络	
63	AVDD	模拟电源	
64	REFOUT	内部电压参考输出	
65	CML	共模电平	
66	AGND	模拟地	
67	BIAS	外部偏置设置	
68	CAPC1	模-数转换器电容网络	
69	CAPC2	模-数转换器电容网络	
70	TEST0	模-数转换器电容网络	
71	AIN10	模拟视频输入通道	1. 封装：采用 100 脚 LQFP 封装 2. 用途：12 位，多格式 SDTV/HDTV 视频解码器与 RGB 图形数字化仪 3. 应用领域：LCD/DLP™ 背投 HDTV、PDP HDTV、CRT HDTV、LCD/DLP 前投影机、LCD TV （HDTV ready）、HDTV 机顶盒与 PVR、硬盘的录像机、多格式扫描转换器， DVD 刻录机、AVR 接收机 4. 关键参数：工作温度范围为-40～+85℃），AVDD 引脚电压为 3.3V，DVDD 引脚电压为 1.8V，DVDDIO 引脚电压为 3.3V， PVDD 引脚电压为 1.8V 5. 引脚排列及内部框图见附图 2-39
72	AIN4	模拟视频输入通道	
73	AIN11	模拟视频输入通道	
74	AIN5	模拟视频输入通道	
75	AIN12	模拟视频输入通道	
76	AIN6	模拟视频输入通道	
77	SOY	同步亮度输入	
78	$\overline{\text{RESET}}$	系统复位输入	
79	DE_IN	数据使能输入信号	
80	ALSB	I^2C 地址选择	
81	SDA1	I^2C 串口数据输入与输出	
82	SCLK1	I^2C 总线串行时钟输入端口	
83	P40	视频像素输出端口	
84	P39	视频像素输出端口	
85	VS_IN	场同步输入信号	
86	HS_IN/CS_IN	行同步输入信号/复合同步信号输入	
87	P38	视频像素输出端口	
88	P37	视频像素输出端口	
89	DGND	数字地	
90	DVDD	数字电源	
91	P19	视频像素输出端口	
92	P18	视频像素输出端口	
93	P17	视频像素输出端口	
94	P16	视频像素输出端口	
95	P36	视频像素输出端口	
96	P35	视频像素输出端口	
97	P34	视频像素输出端口	
98	FIELD/DE	偶场指示信号/启用数据使能信号	
99	VS	场同步输出信号	
100	P33	视频像素输出端口	

（57）ADV7441A

引脚号	引脚符号	引 脚 功 能	备　注
1	DDCB_SDA	高带宽数字内容保护从串行数据端口 B	1. 封装：采用 144 脚 LQFP 封装 2. 用途：10 位多格式 SDTV（标准清晰度数字电视）/HDTV（高清晰度电视）视频解码器，RGB 图形数字化仪和 2∶1 多路复用器，HDMI/DVI 接口 3. 应用领域：先进的电视（Advanced TV），如等离子电视（PDP HDTV）、液晶电视（LCD TV）、液晶/DLP ®高清晰度电视（LCD/DLP® rear projection）、CRT 背投电视（CRT HDTV）、LCoS ®高清晰度电视（LCoS® HDTV）、音频/视频接收器（AVR ）、液晶/DLP 前投影电视、HDTV 机顶盒与 PVR、DVD 录像机与逐行扫描输入 4. 关键参数：工作温度范围为 −40～+85℃、AVDD 引脚电压为 1.71～1.89V，DVDD 引脚电压为 1.62～1.98V，DVDDIO 引脚电压为 2.97～3.63V，PVDD 引脚电压为 1.71～1.89V，TVDD 引脚电压为 3.135～3.465V，CVDD 引脚电压为 1.71～1.89V 5. 引脚排列及内部框图见附图 2-40
2	SPDIF	数字音频输出	
3	I2S0	I^2S 音频（通道 1 和通道 2）	
4	I2S1	I^2S 音频（通道 3 和通道 4）	
5	I2S2	I^2S 音频（通道 5 和通道 6）	
6	I2S3	I^2S 音频（通道 7 和通道 8）	
7	LRCLK	左和右通道数据输出时钟	
8	SCLK	音频串行时钟输出	
9	MCLKOUT	音频主时钟输出	
10	EXT_CLAMP	外部钳位信号	
11	SDA	I^2C 串口数据输入与输出	
12	SCL	I^2C 串口时钟输入	
13	ALSB	从地址	
14	DGND	数字地	
15	DVDD IO	数字输入与输出电源（3.3V）	
16	DE/FIELD	数字使能信号/偶场指示信号	
17	HS/CS	行同步输出信号/复合同步	
18	VS/FIELD	场同步输出信号/偶场指示信号	
19	INT1	中断	
20	SFL/SYNC_OUT/INT2	载波频率锁定/片同步输出信号/中断信号	
21	$\overline{\text{RESET}}$	系统复位输入	
22	DGND	数字地	
23	DVDD	数字内核电源（1.8V）	
24	P0	视频像素输出端口	
25	P1	视频像素输出端口	
26	P2	视频像素输出端口	
27	P3	视频像素输出端口	
28	P4	视频像素输出端口	
29	P5	视频像素输出端口	
30	P6	视频像素输出端口	
31	P7	视频像素输出端口	
32	P8	视频像素输出端口	
33	P9	视频像素输出端口	
34	DGND	数字地	
35	DVDDIO	数字输入与输出电源（3.3V）	
36	P10	视频像素输出端口	
37	P11	视频像素输出端口	
38	P12	视频像素输出端口	
39	P13	视频像素输出端口	
40	P14	视频像素输出端口	
41	P15	视频像素输出端口	
42	P16	视频像素输出端口	
43	P17	视频像素输出端口	
44	P18	视频像素输出端口	
45	P19	视频像素输出端口	
46	P20	视频像素输出端口	
47	P21	视频像素输出端口	
48	EXT_CLK	外部时钟和钳位模式时钟输入	
49	DGND	数字地	
50	DVDDIO	数字输入与输出电源（3.3V）	
51	LLC	线锁定输出时钟的像素数据	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
52	P22	视频像素输出端口	
53	P23	视频像素输出端口	
54	P24	视频像素输出端口	
55	P25	视频像素输出端口	
56	DGND	数字地	
57	DVDD	数字内核电源（1.8V）	
58	P26	视频像素输出端口	
59	P27	视频像素输出端口	
60	P28	视频像素输出端口	
61	P29	视频像素输出端口	
62	VS_IN	场同步输入信号	
63	HS_IN/CS_IN	行同步输入信号/复合输入信号	
64	DGND	数字地	
65	XTAL1	晶振输入（28.63636 MHz）	
66	XTAL	晶振输出（28.63636 MHz）	1. 封装：采用 144 脚 LQFP 封装 2. 用途：10 位多格式 SDTV（标准清晰度数字电视）/HDTV（高清晰度电视）视频解码器，RGB 图形数字化仪和 2∶1 多路复用器，HDMI/DVI 接口 3. 应用领域：先进的电视（Advanced TV），如等离子电视（PDP HDTV）、液晶电视（LCD TV）、液晶/DLP ®高清晰度电视（LCD/DLP® rear projection）、CRT 背投电视（CRT HDTV）、LCoS ®高清晰度电视（LCoS® HDTV）、音频/视频接收器（AVR ）、液晶/DLP 前投影电视、HDTV 机顶盒与 PVR、DVD 录像机与逐行扫描输入 4. 关键参数：工作温度范围为−40～+85℃、AVDD 引脚电压为 1.71～1.89V，DVDD 引脚电压为 1.62～1.98V，DVDDIO 引脚电压为 2.97～3.63V，PVDD 引脚电压为 1.71～1.89V，TVDD 引脚电压为 3.135～3.465V，CVDD 引脚电压为 1.71～1.89V 5. 引脚排列及内部框图见附图 2-40
67	DVDDIO	数字输入与输出电源（3.3V）	
68	PVDD	音频和视频锁相环电源（1.8V）	
69	PGND	锁相环地	
70	ELPF	外部环路滤波器连接	
71	PVDD	音频和视频锁相环电源（1.8V）	
72	PGND	功率地	
73	TEST0	测试	
74	FB	快速消隐	
75	SOG	同步绿色输入	
76	AIN7	模拟视频输入通道	
77	AIN1	模拟视频输入通道	
78	AIN8	模拟视频输入通道	
79	AIN2	模拟视频输入通道	
80	AIN9	模拟视频输入通道	
81	AIN3	模拟视频输入通道	
82	AGND	模拟地	
83	AGND	模拟地	
84	AVDD	模拟电源（1.8V）	
85	REFOUT	内部电压参考输出	
86	CML	内部共模电平	
87	AGND	模拟地	
88	AVDD	模拟电源（1.8V）	
89	TEST2	测试	
90	REFN	内部电压输出	
91	TEST3	测试	
92	REFP	内部电压输出	
93	AIN10	模拟视频输入通道	
94	AIN4	模拟视频输入通道	
95	AIN11	模拟视频输入通道	
96	AIN5	模拟视频输入通道	
97	SOY	同步亮度输入	
98	AIN12	模拟视频输入通道	
99	AIN6	模拟视频输入通道	
100	PGND	功率地	
101	PVDD	音频和视频锁相环电源（1.8V）	
102	AUDIO_ELPF	外部环路滤波器连接	
103	CGND	比较地	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
104	CVDD	HDMI 比较，TMDS 锁相环和均衡器电源电压（1.8V）	
105	DDCA_SCL	高带宽数字内容保护（HDCP）从串行时钟端口 A	
106	DDCA_SDA	高带宽数字内容保护（HDCP）从串行数据端口 A	
107	TEST5	测试	
108	TEST4	测试	
109	CVDD	HDMI 比较，TMDS 锁相环和均衡器电源电压（1.8V）	
110	CGND	比较地	
111	TVDD	终端电源（3.3V）	
112	RXA_CN	数字输入互补时钟（HDMI 接口端口 A）	1. 封装：采用 144 脚 LQFP 封装 2. 用途：10 位多格式 SDTV（标准清晰度数字电视）/HDTV（高清晰度电视）视频解码器，RGB 图形数字化仪和 2∶1 多路复用器，HDMI/DVI 接口 3. 应用领域：先进的电视（Advanced TV），如等离子电视（PDP HDTV）、液晶电视（LCD TV）、液晶/DLP ®高清晰度电视（LCD/DLP® rear projection）、CRT 背投电视（CRT HDTV）、LCoS ® 高清晰度电视（LCoS® HDTV）、音频/视频接收器（AVR ）、液晶/DLP 前投影电视、HDTV 机顶盒与 PVR、DVD 录像机与逐行扫描输入 4. 关键参数：工作温度范围为 −40～+85℃、AVDD 引脚电压为 1.71～1.89V，DVDD 引脚电压为 1.62～1.98V，DVDDIO 引脚电压为 2.97～3.63V，PVDD 引脚电压为 1.71～1.89V，TVDD 引脚电压为 3.135～3.465V，CVDD 引脚电压为 1.71～1.89V 5. 引脚排列及内部框图见附图 2-40
113	RXA_CP	数字输入实时时钟（HDMI 接口端口 A）	
114	TGND	终端地	
115	RXA_0N	数字输入通道 0（HDMI 接口互补端口 A）	
116	RXA_0P	数字输入通道 0（HDMI 接口非对称端口 A）	
117	TGND	终端地	
118	RXA_1N	数字输入通道 1（HDMI 接口互补端口 A）	
119	RXA_1P	数字输入通道 1（HDMI 接口非对称端口 A）	
120	TGND	终端地	
121	RXA_2N	数字输入通道 2（HDMI 接口互补端口 A）	
122	RXA_2P	数字输入通道 2（HDMI 接口非对称端口 A）	
123	TVDD	终端电源（3.3V）	
124	RTERM	内部终端电阻	
125	CVDD	HDMI 比较，TMDS 锁相环和均衡器电源电压（1.8V）	
126	CGND	比较地	
127	TVDD	终端电源（3.3V）	
128	RXB_CN	数字输入互补时钟（HDMI 接口端口 B）	
129	RXB_CP	数字输入实时时钟（HDMI 接口端口 B）	
130	TGND	终端地	
131	RXB_0N	数字输入通道 0（HDMI 接口互补端口 B）	
132	RXB_0P	数字输入通道 0（HDMI 接口非对称端口 B）	
133	TGND	终端地	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
134	RXB_1N	数字输入通道 1（HDMI 接口互补端口 B）	1. 封装：采用 144 脚 LQFP 封装 2. 用途：10 位多格式 SDTV（标准清晰度数字电视）/HDTV（高清晰度电视）视频解码器，RGB 图形数字化仪和 2∶1 多路复用器，HDMI/DVI 接口 3. 应用领域：先进的电视（Advanced TV），如等离子电视（PDP HDTV）、液晶电视（LCD TV）、液晶/DLP ®高清晰度电视（LCD/DLP® rear projection）、CRT 背投电视（CRT HDTV）、LCoS ® 高清晰度电视（LCoS® HDTV）、音频/视频接收器（AVR ）、液晶/DLP 前投影电视、HDTV 机顶盒与 PVR、DVD 录像机与逐行扫描输入 4. 关键参数：工作温度范围为 −40～+85℃、AVDD 引脚电压为 1.71～1.89V，DVDD 引脚电压为 1.62～1.98V，DVDDIO 引脚电压为 2.97～3.63V，PVDD 引脚电压为 1.71～1.89V，TVDD 引脚电压为 3.135～3.465V，CVDD 引脚电压为 1.71～1.89V 5. 引脚排列及内部框图见附图 2-40
135	RXB_1P	数字输入通道 1（HDMI 接口非对称端口 B）	
136	TGND	终端地	
137	RXB_2N	数字输入通道 2（HDMI 接口互补端口 B）	
138	RXB_2P	数字输入通道 2（HDMI 接口非对称端口 B）	
139	TVDD	终端电源（3.3V）	
140	CGND	比较地	
141	CVDD	HDMI 比较，TMDS 锁相环和均衡器电源电压（1.8V）	
142	DVDD	数字内核电源（1.8V）	
143	DGND	数字地	
144	DDCB_SCL	高带宽数字内容保护（HDCP）从串行时钟端口 B	

（58）AIC1084

引脚号	引脚符号	引脚功能	电压（V）	备　　注
1	V_{IN}	输入	0	1. 封装：采用 TO－252、TO－263、TO263AA、TO－220 封装 2. 用途：5A 型低压差可调稳压器 3. 应用在海信 TLM4729P 液晶电视上
2	V_{OUT}	输出	3.29	
3	GND（ADJ）	地（调节）	5.01	

（59）AIC1117

引脚号	引脚符号	引脚功能	备　　注
1	GND（ADJ）	地（调节）	1. 封装：采用 TO－252、TO－263、SOT—223、TO－220 封装 2. 用途：低压差可调稳压器 3. 应用在海信 TLM26P69 液晶电视上
2	V_{OUT}	输出	
3	V_{IN}	输入	

（60）AIC1550POTR

引脚号	引脚符号	引脚功能	备　　注
1	VIN	电源电压输入（2.5~6.5V）	该集成电路为低噪声同步 PWM 降压 DC / DC 转换器，采用 8 脚 MSOP 封装，应用电路见附图 2-41（以应用在长虹 LT52510F 液晶电视上为例）
2	BP	电源旁路	
3	SHDN	关机控制输入（低态有效）	
4	FB	反馈输入	
5	RT	频率调节	
6	SYNC/MODE	振荡器同步和模式控制输入	
7	GND	地	
8	LX	电感连接到内部功率 MOSFET 漏极	

（61）AIC1578CN、AIC1578CS

引脚号	引脚符号	引 脚 功 能	备　注
1	VIN	电压输入（4～20V）	AIC1578CN、AIC1578CS 为高效同步降压 DC/DC 控制器，采用 DIP（AIC1578CN）与 SO（AIC1578CS）封装，应用在液晶显示器与电视上。应用电路见附图 2-42（以应用在创维 20LBATV/8TG3 机心电视上为例）
2	DUTY	占空比调整	
3	$\overline{SHDN}$	关机	
4	FB	反馈比较器输入	
5	GND	地	
6	DRI	推挽驱动器输出	
7	CS−	电流检测比较器反相输入	
8	CS+	电流检测比较器同相输入	

（62）AK4114VQ

引脚号	引脚符号	引 脚 功 能	备　注
1	RX4	接收器通道 4（内部偏置）	该集成电路为数字音频接收器，采用 48 脚 LQFP 封装。内部框图见附图 2-43，应用电路见附图 2-44（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	NC	空脚	
3	RX5	接收器通道 5（内部偏置）	
4	TEST2	测试	
5	RX6	接收器通道 6（内部偏置）	
6	NC	空脚	
7	RX7	接收器通道 7（内部偏置）	
8	IIC	I^2C 选择（串行模式，L:4 线串行，H：I^2C）	
9	P/SN	并行/串行选择（L：串行模式，H：并行模式）	
10	XTL0	晶体振荡频率选择	
11	XTL1	晶体振荡频率选择	
12	VIN	V 位输入（为发射器输出）	
13	TVDD	输入缓冲电源（3.3~5V）	
14	NC	空脚	
15	TX0	发送通道（通过数据）输出	
16	TX1	发送通道（通过数据）输出	
17	BOUT	块启动输出（为接收器输入）	
18	COUT	C 位输出（为接收器输入）	
19	UOUT	U 位输出（为接收器输入）	
20	VOUT	V 位输出（为接收器输入）	
21	DVDD	数字电源（3.3V）	
22	DVSS	数字地	
23	MCKO1	主时钟输出	
24	LRCK	左通道时钟	
25	SDTO	音频串行数据输出	
26	BICK	音频串行数据时钟	
27	MCKO2	主时钟输出	
28	DAUX	辅助音频数据输入	
29	XTO	晶振输出（24.576MHz）	
30	XTI	晶振输入（24.576MHz）	
31	PDN	掉电模式	
32	CAD1	芯片地址	
33	SDA	串行数据	
34	SCL	串行时钟	
35	CAD0	芯片地址	
36	INT0	中断	
37	INT1	中断	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
38	AVDD	模拟电源（3.3V）	该集成电路为数字音频接收器，采用48脚LQFP封装。内部框图见附图2-43，应用电路见附图 2-44（以应用在索尼KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
39	R	外接电阻	
40	VCOM	通用电压输出	
41	AVSS	模拟地	
42	RX0	接收器通道0（内部偏置）	
43	AVSS	模拟地	
44	RX1	接收器通道1（内部偏置）	
45	TEST1	测试	
46	RX2	接收器通道2（内部偏置）	
47	AVSS	模拟地	
48	RX3	接收器通道3（内部偏置）	

（63）AK4384ET

引脚号	引脚符号	引 脚 功 能	备　　注
1	MCLK	主时钟输入	该集成电路为106dB 192kHz 24位双通道 Δ Σ DAC，采用16脚TSSOP 封装，应用电路见附图2-45（以应用在夏普 LCD-37GA6液晶电视上为例）
2	BICK	音频串行数据时钟	
3	SDTI	音频串行数据输入	
4	LRCK	左右时钟	
5	PDN	掉电模式	
6	SMUTE/CSN	在并行模式软静音（H：启用，L：禁用）/串行模式芯片选择	
7	ACKS/CCLK	并行模式音频设置（L：手动设置模式，H：自动设置模式）/串行模式控制数据时钟	
8	DIF0/CDTI	并行模式音频数据接口/串行模式控制数据输入	
9	P/S	并行/串行选择（L：串行控制模式，H：并行控制模式）	
10	AOUTR	右通道模拟输出	
11	AOUTL	左通道模拟输出	
12	VCOM	共模电压	
13	VSS	地	
14	VDD	电源	
15	DZFR	右通道数据零输入检测	
16	DZFL	左通道数据零输入检测	

（64）AK4683EQ

引脚号	引脚符号	引脚功能	电压/V	备　　注
1	PVDD	电源	5.0	该集成电路为异步多声道音频编解码器，采用64脚LQFP封装，此电压在夏普LC-42D43U液晶电视上测得
2	RX0	接收通道0	2.4	
3	I2C	控制模式选择引脚（“L”为4线串行，“H”为 I^2C 总线）	5.0	
4	RX1	接收通道1	1.5	
5	RX2	接收通道2	0	
6	RX3	接收通道3	0	
7	INT	中断	3.3	
8	VOUT/DZF/OVF	接收输入V位输出/零输入检测/模拟输入溢出检测	0	
9	CDTO	控制数据输出	0.1	
10	LRCKB	左右通道时钟B	1.6	
11	BICKB	音频串行数据时钟B	1.4	
12	SDTOB	音频串行数据输出B	1.2	
13	OLRCKA	输出左右通道时钟A	1.3	

（续）

引脚号	引脚符号	引脚功能	电压/V	备　注
14	ILRCKA	输入左右通道时钟 A	1.6	
15	BICKA	音频串行数据时钟 A	1.4	
16	SDTOA	音频串行数据输出 A	0.8	
17	MCKO	主时钟输出	1.2	
18	TVDD	输出缓冲电源（2.7~5.5V）	3.3	
19	DVSS	地	0	
20	DVDD	数字电源（4.5~5.5V）	4.9	
21	XTI	晶振输入	2.1	
22	XTO	晶振输出	2.3	
23	TX	发送通道输出	2.0	
24	MCLK2	主时钟输入	1.2	
25	PDN	掉电模式（或复位）	3.2	
26	CDTI/SDA	控制数据输入（串行模式或 I^2C，低状态）/控制数据（串行模式或 I^2C，高状态）	3.3	
27	CCLK/SCL	控制时钟（串行模式或 I^2C，低状态）/控制时钟（串行模式或 I^2C，高状态）	3.3	
28	CSN/TEST	芯片选择/测试	0	
29	SDTIA1	音频串行数据输入 A1	1.2	
30	SDTIA2	音频串行数据输入 A2	1.2	
31	SDTIA3	音频串行数据输入 A3	0	
32	SDTIB	音频串行数据输入 B	0.8	
33	HVDD	电源（4.5~5.5V）	5.0	
34	HVSS	地	0	
35	HPR	HP 右通道输出	0	
36	HPL	HP 左通道输出	0	该集成电路为异步多声道音频编解码器，采用 64 脚 LQFP 封装，此电压在夏普 LC-42D43U 液晶电视上测得
37	MUTET	静音控制	0	
38	LOUT2	DAC2 左通道正模拟输出	2.4	
39	ROUT2	DAC2 右通道正模拟输出	2.4	
40	LOUT1	DAC1 左通道正模拟输出	2.4	
41	ROUT1	DAC1 右通道正模拟输出	2.4	
42	VCOM	DAC/ADC 公共电压输出	2.4	
43	AVDD2	电源（4.5~5.5V）	4.9	
44	AVSS2	地	0	
45	LISEL	左通道反馈电阻输出	2.4	
46	LOPIN	左通道反馈电阻输入	2.4	
47	ROPIN	右通道反馈电阻输入	2.4	
48	RISEL	右通道反馈电阻输出	2.4	
49	AVSS1	地	0	
50	AVDD1	电源（4.5~5.5V）	4.9	
51	LIN1	左通道输入	2.4	
52	RIN1	右通道输入	2.4	
53	LIN2	左通道输入	2.4	
54	RIN2	右通道输入	2.4	
55	LIN3	左通道输入	2.4	
56	RIN3	右通道输入	2.4	
57	LIN4	左通道输入	2.4	
58	RIN4	右通道输入	2.4	
59	LIN5	左通道输入	2.4	
60	RIN5	右通道输入	2.4	
61	LIN6	左通道输入	2.4	
62	RIN6	右通道输入	2.4	
63	PVSS	地	0	
64	R	外部电阻连接	1.2	

（65）AK7716VT

引脚号	引脚符号	引 脚 功 能	备　注
1	TESTI1	测试	该集成电路为音频延迟数字信号处理器，应用电路见附图 2-46（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	NINIT_RESET	复位（为初始化）	
3	NCODEC_RESET	复位（为 CODEC 部分）	
4	NDSP_RESET	复位（为 DSP 部分）	
5	SMUTE	软静音	
6	DVB	电源（+5V）	
7	SDINA	DSP 串行数据输入	
8	SDOUTA	ADC 串行数据输出	
9	SDOUTD1	DSP 串行数据输出	
10	SDIND1	DAC1 串行数据输入	
11	SDIND2	DAC2 串行数据输入	
12	SDOUTD2	DSP 串行数据输出	
13	SDOUT1	DSP 串行数据输出	
14	SDOUT2	DSP 串行数据输出	
15	SDIN1	DSP 串行数据输入	
16	SDIN2	DSP 串行数据输入	
17	LRCLK	左右通道选择时钟	
18	BITCLK	串行位时钟	
19	CLKO	时钟输出	
20	CTRL	时钟输出控制	
21	DVDD1	电源（5V）	
22	DVSS1	地	
23	OPCL	ADC/DAC 连接选择	
24	XTI	振荡器输入（主时钟输入）	
25	XTO	系统振荡器输出	
26	SMODE	从/主模式选择	
27	EESEL	E^2PROM 开机选择	
28	JX	外部条件跳转	
29	NRQ	微机接口写入请求	
30	SCLK	微机接口串行数据时钟	
31	SI	微机接口串行数据输入和串行数据输出控制	
32	SO	微机接口串行数据输出	
33	RDY	数据写入就绪输出（为微机接口）	
34	DRDY	输出数据就绪（为微机接口）	
35	EEST	E^2PROM 写状态	
36	DVSS2	地	
37	DVDD2	电源（5V）	
38	CAS	列地址（为外部 DRAM）	
39	NRAS	行地址（为外部 DRAM）	
40	NWE	写使能（为外部 SRAM/DRAM）	
41	A0	地址输出（为外部 RAM）	
42	A1	地址输出（为外部 RAM）	
43	A2	地址输出（为外部 RAM）	
44	A3	地址输出（为外部 RAM）	
45	A4	地址输出（为外部 RAM）	
46	A5	地址输出（为外部 RAM）	
47	A6	地址输出（为外部 RAM）	
48	A7	地址输出（为外部 RAM）	
49	DVSS3	地	
50	DVDD3	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
51	A8	地址输出（为外部 RAM）	
52	A9	地址输出（为外部 RAM）	
53	A10	地址输出（为外部 RAM）	
54	A11	地址输出（为外部 RAM）	
55	A12	地址输出（为外部 RAM）	
56	A13	地址输出（为外部 RAM）	
57	A14	地址输出（为外部 RAM）	
58	A15	地址输出（为外部 RAM）	
59	A16	地址输出（为外部 RAM）	
60	NOE	输出使能信号输出（为外部 SRAM/DRAM）	
61	IO0	数据输入与输出（为外部 SRAM/DRAM）	
62	IO1	数据输入与输出（为外部 SRAM/DRAM）	
63	IO2	数据输入与输出（为外部 SRAM/DRAM）	
64	IO3	数据输入与输出（为外部 SRAM/DRAM）	
65	IO4	数据输入与输出（为外部 SRAM/DRAM）	
66	IO5	数据输入与输出（为外部 SRAM/DRAM）	
67	IO6	数据输入与输出（为外部 SRAM/DRAM）	
68	IO7	数据输入与输出（为外部 SRAM/DRAM）	
69	DVSS4	地	
70	DVDD4	电源（5V）	
71	DVB	电源（5V）	
72	EEDO	串行输出（为 E^2PROM）	
73	EEDI	串行输入（为 E^2PROM）	
74	EESK	串行时钟输出（为 E^2PROM）	该集成电路为音频延迟数字信号处理器，应用电路见附图 2-46（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
75	EESC	芯片选择信号输出（为 E^2PROM）	
76	AOUTR2−	DAC2 右通道模拟反相输出	
77	AOUTR2+	DAC2 右通道模拟同相输出	
78	AVSS1	地	
79	AOUTL2−	DAC2 左通道模拟反相输出	
80	AOUTL2+	DAC2 左通道模拟同相输出	
81	AVSS2	地	
82	AOUTR1−	DAC2 右通道模拟反相输出	
83	AOUTR1+	DAC2 右通道模拟同相输出	
84	AVSS3	地	
85	AOUTL1−	DAC2 左通道模拟反相输出	
86	AOUTL1+	DAC2 左通道模拟同相输出	
87	AVSS4	地	
88	VRDAL	DAC 参考电压输入	
89	AVSS5	地	
90	AVDD1	电源（5V）	
91	VRDAH	ADC 参考电压输入	
92	VCOM	公共电压（为模拟选择）	
93	VRADL	ADC 参考电压输入	
94	AVSS6	地	
95	AVDD2	电源（+5V）	
96	VRADH	ADC 参考电压输入	
97	AINR−	ADC 右通道模拟反相输入	
98	AINR+	ADC 右通道模拟同相输入	
99	AINL−	ADC 左通道模拟反相输入	
100	AINL+	ADC 左通道模拟同相输入	

（66）AM29LV800BT－90EC

引脚号	引脚符号	引 脚 功 能	电压/V	电阻 $R+/R-$/kΩ	备　注
1	A15	地址输入	1.79	∞/5.03	
2	A14	地址输入	0.21	5.03/∞	
3	A13	地址输入	0.78	5.03/∞	
4	A12	地址输入	0	5.17/∞	
5	A11	地址输入	2.49	5.17/∞	
6	A10	地址输入	2.49	5.17/∞	
7	A9	地址输入	1.62	5.03/∞	
8	A8	地址输入	2.49	5.17/∞	
9	NC	空脚	0	0/0	
10	NC	空脚	0	0/0	
11	WE	写使能	3.31	4.21/6.49	
12	RESET	复位	3.13	∞/0.21	
13	NC	空脚	0	0/0	
14	NC	空脚	0	0/0	
15	RY/BY	准备/忙	0.38	5.17/∞	
16	A18	地址输入	1.88	5.17/∞	
17	A17	地址输入	0	5.17/∞	
18	A7	地址输入	0	5.17/∞	1. 封装：采用 TSOP48 脚封装
19	A6	地址输入	0	5.17/∞	2. 用途：8MBCMOS 闪速可编程可电擦除的存储器
20	A5	地址输入	3.29	5.17/∞	
21	A4	地址输入	3.29	5.17/∞	
22	A3	地址输入	3.29	5.17/∞	3. 应用领域：应用在 TCL、海信（TLM3733、TLM4033、TLM3266）、熊猫等液晶电视上
23	A2	地址输入	0	5.17/∞	
24	A1	地址输入	3.29	5.17/∞	
25	A0	地址输入	0	5.17/∞	
26	CE	芯片使能	0	0/0	4. 关键参数：VCC 引脚电压为 2.7～3.6V
27	VSS	地	0	0/0	
28	OE	输出使能	3.29	5.17/3.99	5. 此数据在熊猫 32L01 电视上测得
29	DQ0	数据输入/输出	1.21	5.17/6.97	
30	DQ8	数据输入/输出	1.21	5.04/6.97	
31	DQ1	数据输入/输出	1.13	5.17/6.97	6. 内部结构框图见附图 2-47
32	DQ9	数据输入/输出	0.79	5.04/6.97	
33	DQ2	数据输入/输出	0.62	0.59/5.17	
34	DQ10	数据输入/输出	0.11	0.11/5.03	
35	DQ3	数据输入/输出	0.41	0.21/6.97	
36	DQ11	数据输入/输出	3.29	0.21/0.21	
37	VCC	电源	0	5..03/6.97	
38	DQ4	数据输入/输出	0.41	5.17/6.97	
39	DQ12	数据输入/输出	0.41	5.17/6.97	
40	DQ5	数据输入/输出	0.41	5.17/6.97	
41	DQ13	数据输入/输出	0.41	5.17/6.97	
42	DQ6	数据输入/输出	0.41	5.17/6.97	
43	DQ14	数据输入/输出	0	4.82/6.97	
44	DQ7	数据输入/输出	0.47	5.17/6.97	
45	DQ15/A－1	数据输入与输出/地址输入	0.41	0/0	
46	VSS	地	0	0/0	
47	BYTE	字节	3.29	5.17/∞	
48	A16	地址输入	0	5.17/∞	

（67）AMC2596 系列

引脚号	引脚符号	引 脚 功 能	备　　注
1	V_{IN}	电压输入	1. 该系列产品与封装：5 脚 TO－220（AMC2596－ADJP、AMC2596 －X.XPF）、5 脚 TO－220B（AMC2596－ADJPBF、AMC2596－X.XPBF）、5 脚 TO－263（AMC2596－ADJDDF、AMC2596－X.XDDF） 2. 用途：降压稳压器，应用在 LCD 显示器、液晶电视、车载供电、便携式 DVD 播放机、附加卡开关稳压器、简单的高效率步降（降压）稳压器、高效预调节线性稳压器 3. 关键参数：宽可调输出电压范围在 1.2～37V、最大额定电源电压为 45V
2	V_{OUT}	电压输出	
3	GND	地	
4	FB	反馈	
5	$\overline{ENABLE}$	使能	

（68）AMC3202

引脚号	引脚符号	引 脚 功 能	备　　注
1	COMP	环路补偿	1. 封装：采用 8 脚 SO 封装 2. 用途：升压 IC，可应用于彩屏手机/MP3/MP4/PDA 等各种手持式产品、TFT － LCD 的电源管理、液晶显示器/电视 LED 背光驱动器上 3. 关键参数：宽输入范围 2.7～30V、最大开关输入电压（V_{SW} 引脚）为 40V 4. 引脚排列及内部框图见附图 2-48
2	FB	反馈	
3	NC	空脚	
4	EN	使能	
5	VCC	电源	
6	AGND	模拟地	
7	PGND	电源地	
8	V_{SW}	高电流开关	

（69）AML7218

引脚号	引脚符号	引脚功能	备注
1	VDAC-VDWELL	视频 DAC 电源（3.3V）	AML7218 为音视频处理器，是一个全集成系统，是针对所有音视频类型的解码应用提供到硬盘、数字相机、MP3 播放器和其他外部消费类数字器件的连接，AML7218 采用 256 脚 PQPF 封装，主要应用于 CRT 电视、LCD 电视（如应用在 TCL MS89 机心、海信 TLM4628LF 等液晶电视上）、PDP 电视和可携带的媒体播放器等领域
2	VDAC-AVSS	视频 DAC 地	
3	VDAC-AVDD	视频 DAC 电源（3.3V）	
4	VDAC-REXT	视频 DAC 外接基准电阻	
5	VDAC-VREF	视频 DAC 外接基准电容	
6	VDAC-COMP	视频 DAC 补偿	
7	VDAC-AVSS33R	视频 DAC 红地	
8	VDAC-AVDD33R	视频 DAC 红电源	
9	VDAC-DAC-R	视频 DAC 红输出	
10	VDAC-AVS3G	视频 DAC 绿地	
11	VDAC-AVD33G	视频 DAC 绿电源	
12	VDAC-DAC-G	视频 DAC 蓝绿输出	
13	VDAC-AVS22B	视频 DAC 蓝地	
14	VDAC-AVD33B	视频 DAC 蓝电源	
15	VDAC-DAC-B	视频 DAC 蓝输出	
16、48、82、103、149、173、217、239	VSS12	1.2V 数字内核地	
17、49、81、104、150、172、218、238	VDD12	1.2V 数字内核电源	
18~23	M2-D-0~5	SDRAM2 和 FLASH 或数字视频或通用输入与输出口	
24、38、56、84、92、105、117、132、159、175、188、224、234、245	VSS33	3.3V 输入与输出口地	
25、39、55、83、93、106、118、133、160、174、187、223、233、244	VDD33	3.3V 输入与输出口电源	
26~35	M2-D-6~15	SDRAM2 和 FLASH 或数字视频或通用输入与输出口	

（续）

引脚号	引脚符号	引脚功能	备注
36~37、40~45	M2	SDRAM2 和 FLASH 或数字视频或通用输入与输出口	AML7218 为音视频处理器，是一个全集成系统，是针对所有音视频类型的解码应用提供到硬盘、数字相机、MP3 播放器和其他外部消费类数字器件的连接，AML7218 采用 256 脚 PQPF 封装，主要应用于 CRT 电视、LCD 电视（如应用在 TCL MS89 机心、海信 TLM4628LF 等液晶电视上）、PDP 电视和可携带的媒体播放器等领域
46~47	MS-BA0~1	SDRAM2 和 FLASH 或时序控制器或输入与输出口	
50~54、57~59	M2-A-4~11	SDRAM2 和 FLASH 或时序控制器或输入与输出口	
60~61	M2-A-0~11	SDRAM2 和 FLASH 或 PWM 输出或通用输入与输出口	
62	OSC IN	晶振输入（27MHz）	
63	OSC OUT	晶振输出（27MHz）	
64、128、255、256	NC	空脚	
65、69、73	PLL_DVDD12	PLL 电源（1.2V）	
66、70、74	PLL_DVSS12	PLL 地（1.2V）	
67、71、75	PLL_AVDD33	PLL 电源（3.3V）	
68、72、76	PLL_AVSS33	PLL 地（3.3V）	
77~78	M2_A_2~3	SDRAM2 和 FLASH 或 PWM 或数字视频或通用输入与输出口	
79	MIO5	数字视频或时序控制器或通用输入与输出口	
80	AT_CSEL	ATAPI 或时序控制器或通用输入与输出口	
85~91、94~97、151~158、161~168	AT	ATAPI 或通用输入与输出口	
98~102、107~111、114~116、119~127、129~131、145~148	M1_A	SDRAM 和 FLASH	
112~113	FLASH	FLASH 存储器界面	
169~171、176~178、185~186、189~192	EGPIO	通用输入与输出口	
179~184	SD	卡阅读器或通用输入与输出口	
193、204	USBB_ID	USBB 识别器	
194、205	USBB_VBUS	USBB5V 电源线	
195	USBB_VDD12	USBB1.2V 数字电源	
196	USBB_VSS12	USBB1.2V 数字地	
197	USBB_VSSA33T	USBB 模拟地	
198	USBB_DP	从 USBB 线来的 D+信号	
199	USBB_DM	从 USBB 线来的 D−信号	
200	USBB_VDDA33T	USBB3.3V 模拟电源	
201	USBB_REXT	USBB 外接基准电阻	
202	USBB_VDDA33C	USBB 内核 3.3V 模拟电源	
203	USBB_VSSA33C	USBB 内核 3.3V 模拟地	
206	USBA_VDD12	USBA1.2V 数字电源	
207	USBA_VSS12	USBA1.2V 数字地	
208	USBA_VSSA33T	USBA 模拟地	
209	USBA_DP	从 USBA 线来的 D+信号	
210	USBA_DM	从 USBA 线来的 D−信号	
211	USBA_VDDA33T	USBA3.3V 模拟电源	
212	USBA_REXT	USBA 外接基准电阻	
213	USBA_VDDA33C	USBA 内核 3.3V 模拟电源	
214	USBA_VSSA33C	USBA 内核 3.3V 模拟地	
215	USB_XI	USB 晶振输入	
216	USB_XO	USB 晶振输出	
219	FEC_CLK	传输分离器时钟	

（续）

引脚号	引脚符号	引脚功能	备注
220	FEC_SOP	传输分离器起始包	AML7218 为音视频处理器，是一个全集成系统，是针对所有音视频类型的解码应用提供到硬盘、数字相机、MP3 播放器和其他外部消费类数字器件的连接，AML7218 采用 256 脚 PQPF 封装，主要应用于 CRT 电视、LCD 电视（如应用在 TCL MS89 机心、海信 TLM4628LF 等液晶电视上）、PDP 电视和可携带的媒体播放器等领域
221~222	FEC_D	传输分离在数据有效、失败	
225~232	FEC_D_0~7	传输分离器数据 0~7	
235	MIO_4	遥控输入或通用输入与输出	
236~237	MIO_3~2	I^2C 主数据、I^2C 从数据或通用输入与输出口	
240	MIO_1	I^2S、I^2C 主数据或通用输入与输出口	
241	MIO_0	I^2S、I^2C 主数据或通用输入与输出口	
242	ADATA_1	I^2S 数据线 1	
243	ADATA_0	I^2S 数据线 0	
246	ALRCLK	I^2S 左右声道时钟	
247	AOCLK	I^2S 输出时钟	
248	AMCLK	I^2S 主时钟	
249	JTAG_TMS	JTAG 测试模式选择	
250	JTAG_TDI	JTAG 传输数据输入	
251	JTAG_TCK	JTAG 传输时钟	
252	JTAG_TDO	JTAG 传输数据输出	
253	TEST_N	测试口	
254	RESET_N	芯片复位信号	

（70）AMP5711

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT_A	A 半桥输出	AMP5711 是一款具有 EQ、DRC、MODE 功能的数字音频功放集成电路，应用电路见附图 2-49（以应用在创维 8K86 机心液晶电视上为例）
2	PVDD_A	A 半桥供电	
3	PVDD_A	A 半桥供电	
4	BST_A	A 半桥自举	
5	GNDD_OUT	内供电输出	
6	SSTIMER	斜波时间检测	
7	OC_ADJ	模拟过电流编程	
8	PBTL	输出模式选择	
9	AVSS	模拟过流编程	
10	PLL_FLTM	锁相环滤波	
11	PLL_FLTP	锁相环滤波	
12	VR_ANA	2.8V 模拟供电	
13	AVDD	3.3V 模拟供电	
14	A_SEL	差错重定义	
15	MCLK	主时钟输入	
16	OSC_RES	振荡电阻	
17	DVSSO	振荡接地	
18	VR_DIG	1.8V 数字供电	
19	PDN	芯片待机控制	
20	LRCLK	音频数据时钟	
21	SCLK	音频移相时钟	
22	SDIN	音频数据输入	
23	SDA	I^2C 总线数据	
24	SCL	I^2C 总线时钟	
25	RESET	复位	
26	STEST	测试	
27	DVDD	3.3V 数字供电	
28	DVSS	数字接地	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
29	GND	电源模拟地	AMP5711 是一款具有 EQ、DRC、MODE 功能的数字音频功放集成电路，应用电路见附图 2-49（以应用在创维 8K86 机心液晶电视上为例）
30	AGND	电源模拟地	
31	VREG	数字稳压输出	
32	GVDD_OUT	内供电输出	
33	BST_D	D 半桥自举	
34	PVDD_D	D 半桥供电	
35	PVDD_D	D 半桥供电	
36	OUT_D	D 半桥输出	
37	PGND_CD	CD 半桥地	
38	PGND_CD	CD 半桥地	
39	OUT_C	C 半桥输出	
40	PVDD_C	C 半桥供电	
41	PVDD_C	C 半桥供电	
42	BST_C	C 半桥自举	
43	BST_B	B 半桥自举	
44	PVDD_B	B 半桥供电	
45	PVDD_B	B 半桥供电	
46	OUT_B	B 半桥输出	
47	PGND_AB	AB 半桥地	
48	PGND_AB	AB 半桥地	

（71）AMS1084

引脚号	引脚符号	引 脚 功 能	备　　注
1	ADJUST	调节端	AMS1084 是一款正电压输出的低压降三端线性稳压器，在 5A 输出电流下压降为 1.5V，应用电路见附图 2-50（以应用在 TCL L26N3、MS11 机心液晶电视上为例）
2	VOUT	电压输出	
3	VIN	电压输入	
4	TAB	散热片	

（72）AN5707NFAP

引脚号	引脚符号	引 脚 功 能	备　　注
1	FH	信号检测（外接 RC 并联电路）	该集成电路为电视调谐控制电路，内部结构见附图 2-51，应用电路见附图 2-52（以应用在索尼 PDL-PT22 液晶电视上为例）
2	M.M	行脉冲波形整形（单/多通道）	
3	H.P	行脉冲输出	
4	HSYNC	行同步信号	
5	AFC	AFC 输入	
6	SUD	搜索开/断输入	
7	UH	L/H 波段开关电压输入	
8	VCC	电源	
9	NC	空脚	
10	CS	搜索速度调整	
11	CHA	连接充电电容器	
12	MANU	调谐控制电压发生器（手动）	
13	STOP	暂时停止电容器连接	
14	DEF	调谐失真输出	
15	CHCAL	频道通话	
16	NC	空脚	
17	BRT	亮度输出	
18	UP	VHF 频段控制	
19	VHP	VHF 频段调整	
20	VLP	VHF 频段调整	
21	CON	外接滤波电容	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
22	UA	UHF 频段调整	该集成电路为电视调谐控制电路，内部结构见附图 2-51，应用电路见附图 2-52（以应用在索尼 PDL-PT22 液晶电视上为例）
23	VHA	VHF-H 频段调整	
24	VLA	VHF-L 频段调整	
25	NC	空脚	
26	BT	调谐控制电压发生器	
27	U/V	U/V 波段转换控制	
28	BS	波段开关控制	
29	GND	地	
30	V OUT	VHF 输出	
31	U OUT	UHF 输出	
32	NC	空脚	

（73）AN5832SA

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	该集成电路为伴音中频解调电路，应用在夏普 LC-42D43U 液晶电视上见附图 2-53
2	WB TIME	宽带计时	
3	WB DET	宽带检测	
4	SPE TIME	频谱计时	
5	SPE DET	频谱检测	
6	SPE FIL	频率滤波	
7	I2C PARA	I^2C 频谱检测	
8	AGC SW	AGC 开关	
9	MODE	模式	
10	F OMO	强制单声道开关	
11	MUTE	静音控制	
12	SIF/BB	声音中频信号/基带开关	
13	NOISE DET	噪声检测	
14	SAP DET	SAP 检测	
15	L+R REF	左右声道参考	
16	NC	空脚	
17	PILOT DET	引导检测	
18	PLL	立体声 PLL 滤波	
19	VCC	电源	
20	NC	空脚	
21	INPUT	声音中频信号输入	
22	SIFREF	声音中频信号参考	
23	STEREO REF	立体声参考	
24	SDA	串行数据	
25	GND	地	
26	NC	空脚	
27	SCL	串行时钟	
28	AGC DET	AGC 检测	
29	ROUT	右通道输出	
30	LOUT	左通道输出	
31	NC	空脚	
32	L-R REF	左右声道参考	

（74）AN5849S－E1V

引脚号	引脚符号	引脚功能	电压/V	备注
1	YM IN	调速信号输入	0.55	1. 封装：采用 SOP24 脚封装 2. 用途：音频多重解调电路 3. 应用领域：电视 4. 关键参数：工作电压为 4.5～5.5V 5. 此数据在松下 LH13 机心液晶电视上测得
2	YS IN	消隐信号输入	0	
3	OSD－B IN	屏显蓝字符输入	0	
4	OFFCAN1	关闭扫描信号 1	2.22	
5	OFFCAN2	关闭扫描信号 2	2.11	
6	WB TIME	白平衡时钟	0.21	
7	VCC	电源	5.11	
8	WB DET	白平衡检测	2.22	
9	SPEC FILTR	系统测试滤波	2.22	
10	SPEC TIME	系统测试时钟	0.41	
11	SPEC DET	系统测试检测	2.22	
12	NOISE DET	噪声检测	3.51	
13	SAP DET	声道检测	3.61	
14	MPX IN	复合信号输入	2.11	
15	PILOT DET	指示信号检测	3.51	
16	PLL	锁相环	3.71	
17	GND	地	0	
18	SCL	总线串行时钟	5.01	
19	SDA	总线串行数据	5.01	
20	PE	通用输入与输出	0	
21	L OUT	左声道输出	2.11	
22	R OUT	右声道输出	2.11	
23	CONTRAST	对比度控制	0	
24	GND	地	0	

（75）AN7522N

引脚号	引脚符号	引 脚 功 能	备　　注
1	VCC	电源	AN7522N 是日本松下公司生产的用于立体声系统的伴音功放集成电路，输出功率 3W，具有待机功能以及静态功耗小、噪声低、外围元器件少、工作稳定等特点。主要用于电视、音响和个人电脑。应用电路见附图 2-54（以应用在海尔 L20A8A-A1 液晶电视上为例）
2	OUTPUT_1+	左声道音频输出 1（+）	
3	GND	地	
4	OUTPUT_1−	左声道音频输出 1（−）	
5	STANDBY	待机	
6	INPUT_1	左声道音频输入 1	
7	GND	地	
8	INPUT_2	右声道音频输入 2	
9	VOLUME	音量控制	
10	OUTPUT_2−	右声道音频输出 2（−）	
11	GND	地	
12	OUTPUT2+	右声道音频输出 2（+）	

（76）ANX9021

引脚号	引脚符号	引 脚 功 能	备　　注
1	DE	数据使能	该集成电路是 ANX90xx 系列 HDMI 接口芯片，定位于高分辨率数字电视和多媒体数字家庭网络应用，可以直接应用于众多的家庭影院设备中，如高清晰度电视（HDTV），等离子电视，LCD 电视（如应用在 LG 37LB5RT-TB、海尔 L42A11-AK 液晶电视上），LCOS 电视，DLP 电视等。应用电路见附图 2-55（以应用在海尔 L42A11-AK 液晶电视上为例）
2	HSYNC	行同步信号	
3	VSYNC	场同步信号	
4	DVSS_0	地	
5	DVDD33_0	电源	
6	AVDD33_0	电源	
7	AVDD33_1	电源	
8	AVSS_0	地	
9	VREF	参考电压	
10	RSET	复位信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
11	COMP	补偿	
12	AVSS	地	
13	AVDD33_2	电源	
14	RED_Pr	红基色信号_Pr 信号	
15	AVSS	地	
16	AVDD33	电源	
17	GRN_Y	绿基色信号_Y 信号	
18	AVSS_3	地	
19	AVDD33_4	电源	
20	BLU_Pb	蓝基色信号_Pb 信号	
21	AVSS_4	地	
22	AVDD16	电源	
23	DVDD18_0	电源	
24	DVSS_1	地	
25	DVSS_2	地	
26	DVDD33_1	电源	
27	CFG_SDA	串行数据	
28	CFG_SCL	串行时钟	
29	DDC1_SDA	串行数据	
30	DDC1_SCL	串行时钟	
31	DDC0_SDA	串行数据	
32	DDC0_SCL	串行时钟	该集成电路是 ANX90xx 系列 HDMI 接口芯片，定位于高分辨率数字电视和多媒体数字家庭网络应用，可以直接应用于众多的家庭影院设备中，如高清晰度电视（HDTV），等离子电视，LCD 电视（如应用在 LG 37LB5RT-TB、海尔 L42A11-AK 液晶电视上），LCOS 电视，DLP 电视等。应用电路见附图 2-55（以应用在海尔 L42A11-AK 液晶电视上为例）
33	HDMI1_5V	HDMI 电源（5V）	
34	HDMI0_5V	HDMI 电源（5V）	
35	DVDD18	电源	
36	AVSS_5	地	
37	AVDD33_5	电源	
38	AVDD33_6	电源	
39	HDMI0_CLKN	HDMI 端口时钟通道输入（负）	
40	HDMI0_CLKP	HDMI 端口时钟通道输入（正）	
41	AVSS_6	地	
42	AVDD33_7	电源	
43	HDMI0_D0N	HDMI 端口数据通道（负）	
44	HDMI0_D0P	HDMI 端口数据通道（正）	
45	AVSS_7	地	
46	AVDD33_8	电源	
47	HDMI0_D1N	HDMI 端口数据通道（负）	
48	HDMI0_D1P	HDMI 端口数据通道（正）	
49	AVSS_8	地	
50	AVDD33_9	电源	
51	HDMI0_D2N	HDMI 端口数据通道（负）	
52	HDMI0_D2P	HDMI 端口数据通道（正）	
53	AVSS_9	地	
54	AVSS_10	地	
55	AVDD33_10	电源	
56	RSVDA	行选择信号	
57	AVDD33_11	电源	
58	HDMI1_CLKN	HDMI 端口时钟通道输入（负）	
59	HDMI1_CLKP	HDMI 端口时钟通道输入（正）	
60	AVSS_11	地	
61	AVDD33_12	电源	
62	HDMI1_D0N	HDMI 端口数据通道（负）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
63	HDMI1_D0P	HDMI 端口数据通道（正）	
64	AVSS_12	地	
65	AVDD33_13	电源	
66	HDMI1_D1N	HDMI 端口数据通道（负）	
67	HDMI1_D1P	HDMI 端口数据通道（正）	
68	AVSS_13	地	
69	AVDD33_14	电源	
70	HDMI1_D2N	HDMI 端口数据通道（负）	
71	HDMI1_D2P	HDMI 端口数据通道（正）	
72	AVSS_14	地	
73	DVSS_3	地	
74	DVDD1B_2	电源	
75	DVSS_4	地	
76	DVDD33	电源	
77	MUTE_OUT	静音输出	
78	SPDIF	串行数字音频输入	
79	DVDD3.3	电源	
80	DVSS	地	
81	I2S_SD3	I^2S 数据信号	
82	I2S_SD2	I^2S 数据信号	
83	I2S_SD1	I^2S 数据信号	
84	I2S_SD0	I^2S 数据信号	该集成电路是 ANX90xx 系列 HDMI 接口芯片，定位于高分辨率数字电视和多媒体数字家庭网络应用，可以直接应用于众多的家庭影院设备中，如高清晰度电视（HDTV），等离子电视，LCD 电视（如应用在 LG 37LB5RT-TB、海尔 L42A11-AK 液晶电视上），LCOS 电视，DLP 电视等。应用电路见附图 2-55（以应用在海尔 L42A11-AK 液晶电视上为例）
85	I2S_WS	I^2S 字选择	
86	I2S_SCK	I^2S 时钟信号	
87	MCLKIN	主时钟输入	
88	MCLKOUT	主时钟输出	
89	DVDD33	电源	
90	DVSS_6	地	
91	DVSS_7	地	
92	DVDD18_4	电源	
93	DNC	不连接	
94	AVDD18	电源	
95	AVSS_15	地	
96	XTAL_OUT	晶振输出	
97	XTAL_IN	晶振输入	
98	AVDD33	电源	
99	AVDD33	电源	
100	AVSS	地	
101	RESDL	复位	
102	RESETN	复位	
103	HDMI_DET	HDMI 接口检测	
104	INT	中断信号	
105	DVDD18	电源	
106	DVSS	地	
107	DEVAD_CLK48B	时钟信号	
108	DVSS	地	
109	DVDD33	电源	
110	VD23	HDMI 数据信号	
111	VD22	HDMI 数据信号	
112	VD21	HDMI 数据信号	
113	VD20	HDMI 数据信号	
114	DVDD18	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
115	DVSS	地	该集成电路是 ANX90xx 系列 HDMI 接口芯片，定位于高分辨率数字电视和多媒体数字家庭网络应用，可以直接应用于众多的家庭影院设备中，如高清晰度电视（HDTV），等离子电视，LCD 电视（如应用在 LG 37LB5RT-TB、海尔 L42A11-AK 液晶电视上），LCOS 电视，DLP 电视等。应用电路见附图 2-55（以应用在海尔 L42A11-AK 液晶电视上为例）
116	VD19	HDMI 数据信号	
117	VD18	HDMI 数据信号	
118	VD17	HDMI 数据信号	
119	VD16	HDMI 数据信号	
120	DVSS_11	地	
121	VD_CLK	时钟信号	
122	DVDD33_5	电源	
123	VD15	HDMI 数据信号	
124	VD14	HDMI 数据信号	
125	VD13	HDMI 数据信号	
126	VD12	HDMI 数据信号	
127	DVSS_12	地	
128	DVDD18_7	电源	
129	VD11	HDMI 数据信号	
130	VD10	HDMI 数据信号	
131	VD9	HDMI 数据信号	
132	VD8	HDMI 数据信号	
133	VD7	HDMI 数据信号	
134	DVDD33_6	电源	
135	DVSS_13	地	
136	VD6	HDMI 数据信号	
137	VD5	HDMI 数据信号	
138	DVSS_14	地	
139	DVDD18_8	电源	
140	VD4	HDMI 数据信号	
141	VD3	HDMI 数据信号	
142	VD2	HDMI 数据信号	
143	VD1	HDMI 数据信号	
144	VD0	HDMI 数据信号	

（77）AOZ1010

引脚号	引脚符号	引脚功能	备注
1	PGND	地	该集成电路为高效率 2A 降压稳压器，采用 SO-8 封装，应用在康佳 LC32CT36AC、LC42DT08AC 等液晶电视上；AOZ1010、AOZ1016 和 AOZ1072 可以相互代换；典型应用电路见附图 2-56
2	VIN	电源电压输入	
3	AGND	地	
4	FB	反馈（此脚通过电阻分压器与 SW 输出的系统电压相连，通过调整该脚电阻分压器，可以改变输出电压）	
5	COMP	补偿（连接一个串联的 RC 到 GND 脚，以补偿调节控制回路）	
6	EN	使能输入（高电平开启，低电平关闭）	
7	LX	开关电源输出脚（此脚需要连接到 LC 输出滤波器）	
8	LX	开关电源输出脚（此脚需要连接到 LC 输出滤波器）	

（78）AOZ1014

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN	电源电压输入	AOZ1014 是一个高效率 5A 降压调节器，应用在康佳 LC52DT08DC、LED72IS988D 等液晶电视上；AOZ1014 和 AOZ1017 可以相互代换；典型应用电路见附图 2-57
2	PGND	电源地（电路需要连接到 AGND）	
3	AGND	控制参考端（电路需连接到 PGND）	
4	FB	反馈（此脚通过电阻分压器与 SW 输出的系统电压相连，通过调整该脚电阻分压器，可以改变输出电压）	
5	COMP	补偿（连接一个串联的 RC 到 GND 脚，以补偿调节控制回路）	
6	EN	使能输入（高电平开启，低电平关闭）	
7	LX	开关电源输出脚（此脚需要连接到 LC 输出滤波器）	
8	LX	开关电源输出脚（此脚需要连接到 LC 输出滤波器）	

（79）AOZ1016

引脚号	引脚符号	引 脚 功 能	备　　注
1	PGND	地	该集成电路为高效率 2A 降压稳压器，采用 SO-8 封装，应用在康佳 LC32CT36AC、LC42DT08AC 等液晶电视上；AOZ1010、AOZ1016 和 AOZ1072 可以相互代换；典型应用电路见附图 2-58
2	VIN	电源电压输入	
3	AGND	地	
4	FB	反馈（此脚通过电阻分压器与 SW 输出的系统电压相连，通过调整该脚电阻分压器，可以改变输出电压）	
5	COMP	补偿（连接一个串联的 RC 到 GND 脚，以补偿调节控制回路）	
6	EN	使能输入（高电平开启，低电平关闭）	
7	LX	开关电源输出脚（此脚需要连接到 LC 输出滤波器）	
8	LX	开关电源输出脚（此脚需要连接到 LC 输出滤波器）	

（80）AOZ1017

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN	电源电压输入	AOZ1017 是一个高效率 3A 降压调节器，应用在康佳 LC52DT08DC、LED72IS988D 等液晶电视上；AOZ1014 和 AOZ1017 可以相互代换；典型应用电路见附图 2-59
2	PGND	电源地（电路需要连接到 AGND）	
3	AGND	控制参考端（电路需连接到 PGND）	
4	FB	反馈（此脚通过电阻分压器与 SW 输出的系统电压相连，通过调整该脚电阻分压器，可以改变输出电压）	
5	COMP	补偿（连接一个串联的 RC 到 GND 脚，以补偿调节控制回路）	
6	EN	使能输入（高电平开启，低电平关闭）	
7	LX	开关电源输出脚（此脚需要连接到 LC 输出滤波器）	
8	LX	开关电源输出脚（此脚需要连接到 LC 输出滤波器）	

（81）AOZ1024DI

引脚号	引脚符号	引 脚 功 能	备　　注
1	PGND	地	该集成电路为 4A 同步降压稳压器，应用电路见附图 2-60（以应用在 LG 55LD650 液晶电视上为例）
2	VIN	电源电压输入	
3	AGND	地	
4	FB	反馈	
5	COMP	外部环路补偿	
6	EN	使能	
7	LX	PWM 输出连接电感器	

（82）AOZ1036

引脚号	引脚符号	引 脚 功 能	备　注
1	PGND	地	该集成电路为同步降压稳压器，输入电压为 4.5~18V，工作电流为 5A，工作频率为固定的 500kHz，效率为 95%，有软启动功能，有过电流保护功能。采用 SOP8 封装，应用电路见附图 2-61（以应用在创维 8K96 机心液晶电视上为例）
2	VIN	电源电压输入	
3	AGND	地	
4	FB	反馈	
5	COMP	外部环路补偿	
6	EN	使能	
7	NC	空脚	
8	NC	空脚	
9	LX	PWM 输出连接到电感器	

（83）AOZ1041

引脚号	引脚符号	引 脚 功 能	备　注
1	PGND	地	AOZ1041 是一种高效率 1.5A 降压稳压器，应用在 LCD 液晶电视、机顶盒、DVD 驱动器和硬盘驱动器及电信/网络/数据通信设备等领域。内部框图及应用电路见附图 2-62（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
2	VCC	电源	
3	AGND	地	
4	FB	反馈	
5	COMP	外部环路补偿	
6	EN	使能	
7	LX	PWM 输出连接到电感	
8	LX	PWM 输出连接到电感	

（84）AOZ1046

引脚号	引脚符号	引 脚 功 能	备　注
1	PGND	地	AOZ1046 是一种降压稳压器，应用电路见附图 2-63（以应用在海信 LED55T28GPN 液晶电视上为例）
2	VIN	电源	
3	AGND	地	
4	FB	反馈	
5	COMP	外部环路补偿	
6	EN	使能	
7	LX	PWM 输出连接到电感	
8	LX	PWM 输出连接到电感	

（85）AOZ1072AI

引脚号	引脚符号	引 脚 功 能	备　注
1	PGND	地	该集成电路为降压稳压器，应用在康佳 LED55TS98N 与 LG 55LD650 等液晶电视上，应用电路见附图 2-64（以应用在 LG 55LD650 液晶电视上为例）
2	VIN	电源电压输入	
3	AGND	地	
4	FB	反馈	
5	COMP	外部环路补偿	
6	EN	使能	
7	LX_1	PWM 输出连接到电感器	
8	LX_2	PWM 输出连接到电感器	

（86）AOZ1073AIL

引脚号	引脚符号	引 脚 功 能	备　注
1	PGND	地	该集成电路为降压稳压器，应用在康佳 LED55TS98N 液晶电视与 LG42LD458-ZA、LG 42LD458、LG42LD450、42LD450-ZA、LG42LD450N、LG42LD450N-ZA、LG42LD458 等液晶电视上，应用电路见附图 2-65（以应用在 LG42LD458-ZA 液晶电视上为例）
2	VIN	电源电压输入	
3	AGND	地	
4	FB	反馈	
5	COMP	外部环路补偿	
6	EN	使能	
7	LX_1	PWM 输出连接到电感器	
8	LX_2	PWM 输出连接到电感器	

（87）AOZ1905

引脚号	引脚符号	引 脚 功 能	备 注
1	VCC	电源	AOZ1905 是一个高性能、电流模式、恒定频率升压型稳压器，采用 MSOP-8 封装，应用在液晶电视、液晶显示器、笔记本电脑显示器、手持设备等领域；应用电路见附图 2-66（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
2	PGND	地	
3	AGND	地	
4	FB	反馈	
5	COMP	补偿	
6	EN	使能输入	
7	LX	升压调节器开关节点	
8	LX	升压调节器开关节点	

（88）AP1117 系列

引脚号	引脚符号	引 脚 功 能	备 注
1	GND TAB	一个电阻分压器从这个引脚、VPUT 引脚和地设置输出电压	AP1117 是一种低漏失正可调或以最小的 1A 输出的固定模式稳压器，内部框图及应用电路见附图 2-67（以应用在长虹 LS02 机心液晶电视上为例）
2	VPUT	开关驱动输出	
3	IN	稳压器输入端	

（89）AP1212HSL-13

引脚号	引脚符号	引 脚 功 能	备 注
1	EN1	使能（电源通道 1 开关，高电平打开）	该集成电路是双路 USB 电源管理 IC，通过高低电平开关可控制两路电源独立输出，并具有过电流保护功能，当 USB 外接设备发生故障时，输出电流超过 1A 时，IC 会自动切断电源输出并产生故障指示信号。采用 SOP-8L 封装，应用在长虹 LS20 机心液晶电视上
2	FLG1	故障指示（电源通道 1 过流指示输出）	
3	FLG2	故障指示（电源通道 2 过流指示输出）	
4	EN2	使能（电源通道 2 开关，高电平打开）	
5	OUT2	输出端（电源通道 2 输出）	
6	GND	地	
7	IN	电源输入	
8	OUT1	输出（电源通道 1 输出）	

（90）AP1212L

引脚号	引脚符号	引 脚 功 能	备 注
1	CTLA	控制端（逻辑兼容使输入）	该集成电路为双 USB 高侧电源开关，工作电压为 2.7~5.5V，内部框图及应用电路见附图 2-68（以应用在康佳 LC55TS86N 液晶电视上为例）
2	FLGA	故障标志（低电平有效，漏极开路输出；指示过电流，欠电压锁定和热关断）	
3	FLGB	故障标志（低电平有效，漏极开路输出；指示过电流，欠电压锁定和热关断）	
4	CTLB	控制端（逻辑兼容使输入）	
5	OUTB	开关输出 MOSFET 源（通常连接到负荷开关侧）	
6	GND	地	
7	IN	电源输入	
8	OUTA	开关输出 MOSFET 源（通常连接到负荷开关侧）	

（91）AP1513

引脚号	引脚符号	引 脚 功 能	备 注
1	FB	反馈	该集成电路为 PWM 控制 2A 降压转换器，应用在创维 32L16HC（8T1G 机心）上，其电路见附图 2-69
2	EN	使能	
3	OCSET	外部电阻设置	
4	VCC	电源	
5	OUTPUT	开关输出	
6	OUTPUT	开关输出	
7	VSS	地	
8	VSS	地	

（92）AP1520

引脚号	引脚符号	引 脚 功 能	备　　注
1	FB	反馈	该集成电路为 PWM 控制降压转换器，采用 SOP-8L 封装，应用在 TLM32E58 液晶电视上。其内部结构框图见附图 2-70
2	EN	使能	
3	OCSET	内外时钟选择	
4	VCC	电源	
5	OUTPUT	输出端	
6	OUTPUT	输出端	
7	VSS	地	
8	VSS	地	

（93）AP1533

引脚号	引脚符号	引 脚 功 能	备　　注
1	FB	反馈	该集成电路为降压开关调节 PWM 控制，采用 SOP-8 封装，应用电路见附图 2-71（以应用在创维 8K22 机心上为例）
2	EN	使能	
3	OCSET	外部电阻器来设定最大输出电流	
4	VCC	电源	
5	OUTPUT	开关输出	
6	OUTPUT	开关输出	
7	VSS	地	
8	VSS	地	

（94）AP1534

引脚号	引脚符号	引 脚 功 能	备　　注
1	FB	反馈	该集成电路为 PWM 控制 2A 降压转换器，采用 SOP-8L 封装，应用电路见附图 2-72（以应用在创维 8R10 机心液晶电视上为例）
2	EN	使能	
3	OCSET	外部电阻，设定最大输出电流	
4	VCC	电源	
5	OUT	输出	
6	OUT	输出	
7	VSS	地	
8	VSS	地	

（95）AP2132MP-2.5TR

引脚号	引脚符号	引 脚 功 能	备　　注
1	PG	输出电压控制（高电平）	该集成电路为 2A CMOS LDO 稳压器，采用 PSOP-8 封装，应用电路见附图 2-73（以应用在 LG 55LX6500-CA 液晶电视上为例）
2	EN	使能输入	
3	VIN	输入电压	
4	VCTRL	输入电压（为控制电路）	
5	NC	空脚	
6	VOUT	稳压输出电压	
7	ADJ	调节输出	
8	GND	地	

（96）AP2191SG-13

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路为 1.5A 单通道限流电源，采用 SOP-8L 封装，应用电路见附图 2-74（以应用在 LG 55LD650 液晶电视上为例）
2	IN1	电压输入	
3	IN2	电压输入	
4	EN	使能输入	
5	FLG	过电流和过温故障报告	
6	OUT1	电压输出	
7	OUT2	电压输出	
8	NC	空脚	

（97）AP3003-5.0

引脚号	引脚符号	引 脚 功 能	备　注
1	VIN	输入电压	该集成电路为 DC-DC 电源芯片，采用 TO-220-5 封装，应用电路见附图 2-75（以应用在创维 8K22 机心液晶电视上为例）
2	OUTPUT	开关驱动输出	
3	GND	地	
4	FEEDBACK	反馈	
5	ON/OFF	ON/OFF 控制	

（98）AP3502

引脚号	引脚符号	引 脚 功 能	备　注
1	BS	自举升压	该集成电路为电源 DC/DC 芯片，应用在康佳 LC46TS86N、LC42GS82DC 等液晶电视上；MP1482DS 和 AP3502 可以相互代换
2	IN	电源电压输入	
3	SW	开关电源输出（此脚需要连接到 LC 输出滤波器和自举电容上）	
4	GND	地	
5	FB	反馈（此脚通过电阻分压器与 SW 输出的系统电压相连）	
6	COMP	补偿（连接一个串联的 RC 到 GND 脚，以补偿调节控制回路）	
7	EN	使能输入（高电平开启，低电平关闭）	
8	SS	软启动控制输入（此脚外接电容器用于控制软启动时间）	

（99）AP3503

引脚号	引脚符号	引 脚 功 能	备　注
1	BS	自举升压	该集成电路为电源 DC/DC 芯片，应用在康佳 LC46TS86N、LC42GS82DC 等液晶电视上；MP2307DN 和 AP3503 可以相互代换（注：MP2307DN 和 AP3503 底部有裸露焊盘，可接地或悬空不连接）
2	IN	电源电压输入	
3	SW	开关电源输出（此脚需要连接到 LC 输出滤波器和自举电容上）	
4	GND	地	
5	FB	反馈（此脚通过电阻分压器与 SW 输出的系统电压相连）	
6	COMP	补偿（连接一个串联的 RC 到 GND 脚，以补偿调节控制回路）	
7	EN	使能输入（高电平开启，低电平关闭）	
8	SS	软启动控制输入（此脚外接电容器用于控制软启动时间）	

（100）APA2176A

引脚号	引脚符号	引 脚 功 能	备　注
1	CP+	电荷泵飞电容正极连接	该集成电路为立体声耳机驱动器，应用在创维、海尔液晶电视上。应用电路见附图 2-76（以应用在海尔 L32N01 液晶电视上为例）
2	PGND	地	
3	CP−	电荷泵飞电容负极连接	
4	NC	空脚	
5	CVSS	电荷泵输出	
6	VSS	地	
7	LOUT	左通道输出（为耳机）	
8	VDD	电源（+5V）	
9	ROUT	右通道输出（为耳机）	
10	LIN	左通道音频信号输入	
11	$\overline{\text{RSD}}$	右通道关断模式控制	
12	RIN	右通道音频信号输入	
13	NC	空脚	
14	GND	地	
15	$\overline{\text{LSD}}$	左通道关断模式控制	
16	PVDD	电源（+5V）	

（101）AS179-92

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT1	输出端	AS179-92 是 SKYWORKS 公司生产的集成电路场效应晶体管中等功率单刀双掷开关，采用 SOT-23-6 封装，应用电路见附图 2-77（以应用在创维 8M87 机心液晶电视为例）
2	GND	地	
3	OUT2	输出端	
4	V1	控制端	
5	IN	输入端	
6	V2	控制端	

（102）ASM3P623S00EG-16-TR

引脚号	引脚符号	引 脚 功 能	备　　注
1	CLKIN	时钟输入	该集成电路为零峰值 EMI 缓冲集成电路，应用电路见附图 2-78（以应用在 LG 52LG70ED-CA 液晶电视上为例）
2	CLKOUT	缓冲时钟输出	
3	VDD_1	电源	
4	SS	扩频选择	
5	GND_1	地	
6	CLKOUT2	缓冲时钟输出	
7	CLKOUT3	缓冲时钟输出	
8	DLY_CNTRL	歪斜输出控制	
9	SSON	扩频启用和禁用选项	
10	CLKOUT4	缓冲时钟输出	
11	CLKOUT5	缓冲时钟输出	
12	GND_2	地	
13	VDD_2	电源（3.3V）	
14	CLKOUT6	缓冲时钟输出	
15	CLKOUT7	缓冲时钟输出	
16	CLKOUT8	缓冲时钟输出	

（103）AT24C02BN-10SU-1.8

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路为存储器，工作温度范围为−55～+125℃，贮存温度范围为−65～+150℃，工作电压范围在−1.V～7.0V，最大电源电压为 6.25V，应用电路见附图 2-79（以应用在 LG 42PG60UD 液晶电视上为例）
2	GND	地	
3	GND	地	
4	GND	地	
5	SDA	数据线	
6	SCL	时钟线	
7	GND	地	
8	VCC	电源	

（104）AT24C08

引脚号	引脚符号	引 脚 功 能	备　　注
1	A0	地	1. 该集成电路为串行接口电可擦写存储器 2. 采用双列 8 脚封装 3. 工作温度范围为−55～+125℃，贮存温度范围为−65～+150℃，工作电压范围在 1.8～5.5V，最大电源电压为 6.25V。 4. 参考兼容型号：24C08、PCF8594 5. 内部框图见附图 2-80，应用电路见附图 2-81（以应用在海信 TLM26P69 液晶电视上为例）
2	A1	地	
3	A2	地	
4	GND	地	
5	SDA	数据线	
6	SCL	时钟线	
7	WP	地	
8	VCC	电源	

（105）AT24C32AN

引脚号	引脚符号	引 脚 功 能	备　　注
1	A0	地址端	该 IC 为串行 E^2PROM，应用在 LG 42LC2RR 液晶电视、厦华 LC-27U16 液晶电视等电视上。应用电路见附图 2-82（以应用在 LG 42LC2RR 液晶电视上为例）
2	A1	地址端	
3	A2	地址端	
4	GND	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	WP	写保护	
8	VCC	电源	

（106）AT49F001N 系列

引脚号	引脚符号	引 脚 功 能	备　　注
1	$\overline{\text{RESET}}$	复位	1. 封装：采用 32 脚 PLCC 封装 2. 用途：1Mbit 5V 闪速电擦除存储器 3. 应用领域：液晶电视，应用电路见附图 2-83（以应用在 LG RT-30LZ50 液晶电视上为例）
2	A16	地址	
3	A15	地址	
4	A12	地址	
5	A7	地址	
6	A6	地址	
7	A5	地址	
8	A4	地址	
9	A3	地址	
10	A2	地址	
11	A1	地址	
12	A0	地址	
13	I/O0	数据输入/输出	
14	I/O1	数据输入/输出	
15	I/O2	数据输入/输出	
16	GND	地	
17	I/O3	数据输入/输出	
18	I/O4	数据输入/输出	
19	I/O5	数据输入/输出	
20	I/O6	数据输入/输出	
21	I/O7	数据输入/输出	
22	$\overline{\text{CE}}$	芯片使能	
23	A10	地址	
24	$\overline{\text{OE}}$	输出使能	
25	A11	地址	
26	A9	地址	
27	A8	地址	
28	A13	地址	
29	A14	地址	
30	NC	空脚	
31	$\overline{\text{WE}}$	写使能	
32	VCC	电源	

（107）ATBM8846

引脚号	引脚符号	引 脚 功 能	备　　注
1	TSBSYNC	TS 流同步信号	该集成电路为组合 DTMB/DVB-C 解调器，采用 72 脚 QFN 封装，应用电路见附图 2-84（以应用在海信 LED46XT710G3D 液晶电视上）
2	TSBVLD	TS 流数据有效信号	
3	TSBCLK	TS 流时钟输出信号	
4	TSB7	TS 流数据位	
5	TSB6	TS 流数据位	
6	VDD33	电源（3.3V）	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
7	TSB5	TS 流数据位	
8	TSB4	TS 流数据位	
9	TSB3	TS 流数据位	
10	VDD12	电源（1.2V）	
11	TSB2	TS 流数据位	
12	TSB1	TS 流数据位	
13	TSB0	TS 流数据位	
14	PWM0	IF AGC 控制信号	
15	VDD12	电源（1.2V）	
16	CLK_REF_OUT	时钟输出	
17	VDD_DIV	电源（3.3V）	
18	REFCLKI0	系统输入或晶振输入	
19	REFCLKI1	系统输出	
20	VDD_OSC	电源（3.3V）	
21	DVDD_ADC	电源（3.3V）	
22	ADVDD_ADC	电源（3.3V）	
23	QVINP	Q 通道非反相模拟输入	
24	QVINN	Q 通道反相模拟输入	
25	IVINP	IF/I 通道非反相模拟输入	
26	IVINN	IF/I 通道反相模拟输入	
27	AVDD_REF	电源（3.3V）	
28	REF_BIAS_EXT	偏置电流发生器连接到外部电阻	
29	VDD12	电源（1.2V）	该集成电路为组合 DTMB/DVB-C 解调器，采用 72 脚 QFN 封装，应用电路见附图 2-84（以应用在海信 LED46XT710G3D 液晶电视上）
30	TESTIO16	测试端	
31	TESTIO15	测试端	
32	VDD33	电源（3.3V）	
33	TESTIO14	测试端	
34	TESTIO13	测试端	
35	TESTIO12	测试端	
36	TESTIO11	测试端	
37	TESTIO10	测试端	
38	I2CINT	I^2C 中断	
39	SCLM	I^2C 时钟（与调谐器连接）	
40	SDAM	I^2C 数据（与调谐器连接）	
41	VDD12	电源（1.2V）	
42	SCLS	I^2C 时钟（与解码器连接）	
43	SDAS	I^2C 数据（与解码器连接）	
44	TESTIO27	测试端	
45	VDD33	电源（3.3V）	
46	TESTIO26	测试端	
47	TESTIO25	测试端	
48	TESTIO17	测试端	
49	TESTIO18	测试端	
50	TESTIO19	测试端	
51	VDD33	电源（3.3V）	
52	VDD12	电源（1.2V）	
53	TESTIO24	测试端	
54	TESTIO23	测试端	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
55	NC1	空脚	该集成电路为组合 DTMB/DVB-C 解调器，采用 72 脚 QFN 封装，应用电路见附图 2-84（以应用在海信 LED46XT710G3D 液晶电视上）
56	NC2	空脚	
57	VDD12	电源（1.2V）	
58	NC3	空脚	
59	VDD33	电源（3.3V）	
60	VDD33	电源（3.3V）	
61	TESTIO22	测试端	
62	TESTIO21	测试端	
63	VDD33	电源（3.3V）	
64	TESTIO20	测试端	
65	VDD33	电源（3.3V）	
66	PWM1	脉冲宽度调制	
67	VDD33	电源（3.3V）	
68	VDD12	电源（1.2V）	
69	RESETN	复位信号（低态有效）	
70	DBGSEL	解调器的 I^2C 从地址选择信号输入	
71	TEST0	保留（测试）	
72	TEST1	保留（测试）	

（108）AX2002

引脚号	引脚符号	引 脚 功 能	备　　注
1	FB	反馈	1. 封装：采用 SOP－8L 无铅封装 2. 用途：亚瑟莱特科技推出的 2A、 0.25V 反馈电压降压型开关稳压器 3. 应用领域：适合于液晶电视/屏幕、手电筒、杯灯等装置 4. 关键参数：输入电压范围可由最低 3.6V 到最高 23V、最大驱动电流 2A 5. 内部框图见附图 2-85
2	EN	断电	
3	COMP	补偿	
4	VCC	电源	
5	SW	开关	
6	SW	开关	
7	VSS	地	
8	VSS	地	

（109）AX2003

引脚号	引脚符号	引 脚 功 能	备　　注
1	FB	反馈	1. 封装：采用 SOP－8L 封装 2. 用途：亚瑟莱特科技推出 3A/0.25V 反馈电压降压型开关稳压器（PWM LED 驱动 IC） 3. 应用领域：适合于液晶电视屏幕，手电筒，杯灯等装置 4. 关键参数：输入电压范围可由 3.6～23V 5. 内部框图见附图 2-86
2	EN	断电	
3	COMP	补偿	
4	VCC	电源	
5	SW	开关	
6	SW	开关	
7	VSS	地	
8	VSS	地	

（110）AZ1117-3.3

引脚号	引脚符号	引 脚 功 能	备　　注
1	ADJ	调节端	该集成电路为三端稳压器，应用见附图 2-87（以应用在康佳 LED55X8000D 液晶电视上为例）
2	OUT	输出端	
3	IN	输入端	
4	TAB	接散热片	

（111）AZ34063A

引脚号	引脚符号	引 脚 功 能	备　　注
1	SWITCH COLLECTOR	内部开关晶体管集电极	1. 封装：采用 SOIC－8 封装 2. 用途：AZ34063A 是单片开关稳压器控制电路 3. 应用领域：应用在 TCL 液晶电视上 4. 关键参数：3～36V 输入电压、输出开关电流为 1.5A、工作频率为 180kHz 5. 外形及内部框图见附图 2-88
2	SWITCH EMITTER	内部开关晶体管发射器	
3	TIMING CAPACITOR	定时电容	
4	GND	地	
5	COMPARATOR INVERTING INPUT	比较器反相输入	
6	VCC	电源	
7	I_{PK} SENSE	峰值电流检测输入	
8	DRIVER COLLECTOR	电压驱动器集电极	

（112）AZ358 系列

引脚号	引脚符号	引脚功能	电压/V	备　　注
1	OUTPUT1	输出	3.32	1. AZ358 系列型号有：AZ358M、AZ358M－E1、AZ358MTR、AZ358MTR－E1、AZ358CM、AZ358CM－E1、AZ358CMTR、AZ358P、AZ358P－E1、AZ358CP、AZ358CP－E1 2. 封装：采用 SOIC8 与 DIP8 封装 3. 用途：低功耗双运算放大器 4. 应用领域：电视、无绳电话、电池充电器、开关电源 5. 此数据为 AZ358M 集成电路应用在康佳 LC－TM3718 液晶电视上测试数据
2	INPUT1−	输入（+）	14.01	
3	INPUT1+	输入（−）	0.91	
4	GND	地	0	
5	INPUT2+	输入（+）	8.51	
6	INPUT2−	输入（−）	138.01	
7	OUTPUT2	输出	143.01	
8	VCC	电源	150.01	

（113）AZ4558

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT	输出端	该集成电路为双运算放大器，应用电路见附图 2-89（以应用在海信 TLM37V88P 液晶电视上为例）
2	IN1−	输入端	
3	IN1+	输入端	
4	VEE	负电源（地）	
5	IN2+	输入端	
6	IN2−	输入端	
7	OUT2	输出端	
8	VCC	电源	

（114）BA08SFP

引脚号	引脚符号	引 脚 功 能	备　　注
1	CTL	输出 ON/OFF	该集成电路为可关断多端稳压器，输入电压为 9~25V，采用 TO-220 封装，应用电路见附图 2-90（以应用在夏普 LCD-37GA5 液晶电视上为例）
2	VCC	电源输入	
3	GND	地	
4	OUT	输出端	
5	C	参考电源（用于设置电压）	

（115）BA4558F

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT1	输出端	该集成电路为双运算放大器，采用双列贴片 8 脚封装，工作电压±18V，最大功率 550mW。应用电路见附图 2-91（以应用在东芝 26WL66C 液晶电视上为例）
2	−IN1	输入端	
3	+IN1	输入端	
4	VEE	地	
5	+IN2	输入端	
6	−IN2	输入端	
7	OUT2	输出端	
8	VCC	电源	

（116）BA7655AF

引脚号	引脚符号	引 脚 功 能	备　　注
1	IN1	输入端	该集成电路为双电压控制放大器，应用电路见附图 2-92（以应用在夏普 LC-42D43U 液晶电视上为例）
2	CTL1	控制端 1	
3	OUT1	输出端 1	
4	GND	地	
5	OUT2	输出端 2	
6	CTL2	控制端 2	
7	IN2	输入端 2	
8	VCC	电源	

（117）BA7657F

引脚号	引脚符号	引 脚 功 能	备　　注
1	RED INPUT	红基色信号输入	1. 该集成电路为 24 脚封装 2. 主要用途：RGB 输入选择 3. 应用在厦华 LC-22H8 液晶电视上
2	HD SYNC SIGNAL	同步信号	
3	GREEN1	绿基色信号输入	
4	GND	地	
5	BLUE1	蓝基色信号输入	
6	GND	地	
7	RED2	红基色信号输入	
8	GND	地	
9	GREEN2	绿基色信号输入	
10	GND	地	
11	BLUE2	蓝基色信号输入	
12	VD1	V1 同步输入	
13	VD2	V2 同步输入	
14	VD OUTPUT	V 同步输出	
15	BLUE OUTPUT	蓝基色信号输出	
16	CTL（H：IN1、L：IN2）	控制	
17	$C_{OMPOSITE}$ SYNC OUTPUT	同步信号输出	
18	$C_{OMPOSITE}$ VIDEO INPUT	复合视频输入	
19	GREEN OUTPUT	绿基色信号输出	
20	VCC	电源	
21	RED OUTPUT	红色信号输出	
22	HD OUTPUT	H 同步输出	
23	HD 2 INPUT	HD2 输入	
24	HD 1 INPUT	H1 同步输入	

（118）BCM3411B

引脚号	引脚符号	引 脚 功 能	备　　注
1	PGA_VDD	电源（3.3V）	该集成电路为中频处理器，是用 I^2C 总线控制的多制式无调整的 IF-PLL 解调器，它用于 PAL 制和 NTSC 制，仅对负调制信号进行视、音频中频信号锁相环解调和调频 FM 处理，应用电路见附图 2-93（以应用在 TCL BC53 机心液晶电视上为例）
2	NC	空脚	
3	PGA_INP	PGA-正相位输入	
4	PGA_INN	PGA-负相位输入	
5	DEFAULT_B	默认控制激活开关，通过外接 4.7kΩ 电阻接地	
6	NC	空脚	
7	BG_VDD	电源（3.3V）	
8	RESERVED（VGA_REFSEL）	保留，通过外接 4.7kΩ 电阻接地（VGA 基准电压选择）	
9	RESERVED（VGA_REFSEL）	保留，通过外接 4.7kΩ 电阻接地（VGA 基准电压选择）	
10	VGA1_VDD	电源（3.3V）	
11	VGA_OUTN	VGA-负极位输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
12	VGA_OUTP	VGA-正相位输出	该集成电路为中频处理器，是用 I^2C 总线控制的多制式无调整的 IF-PLL 解调器，它用于 PAL 制和 NTSC 制，仅对负调制信号进行视、音频中频信号锁相环解调和调频 FM 处理，应用电路见附图 2-93（以应用在 TCL BC53 机心液晶电视上为例）
13	RESERVED（VGA_VCMSEL）	保留，通过外接 4.7kΩ 电阻接地（VGA 接收基带输出共模电压设置）	
14	RESERVED（VGA_VCMSEL）	保留，通过外接 4.7kΩ 电阻接地（VGA 接收基带输出共模电压设置）	
15	VAGC	VGA 增益控制	
16	RESERVED（VGA_BIASCNTL）	保留，通过外接 4.7kΩ 电阻接地（VGA 偏置控制）	
17	RESERVED（VGA_BIASCNTL）	保留，通过外接 4.7kΩ 电阻接地（VGA 偏置控制）	
18	RESERVED（VGA_BIASCNTL）	保留，通过外接 4.7kΩ 电阻接地（VGA 偏置控制）	
19	VGA_INN	VGA-负相位输入	
20	VGA_INP	VGA-正相位输入	
21	VGA0_VDD	电源（3.3V）	
22	RESERVED（PGA_VCMSEL）	保留，通过外接 4.7kΩ 电阻接地（PGA 接收基带输出共模电压设置）	
23	RESERVED（PGA_VCMSEL）	保留，通过外接 4.7kΩ 电阻接地（PGA 接收基带输出共模电压设置）	
24	PGA_OUTP	PGA-正相位输出	
25	PGA_OUTN	PGA-负相位输出	
26	RESERVED（PGA_PWRSAVE）	保留，通过外接 4.7kΩ 电阻接地（PGA 省电设置）	
27	RESERVED（PGA_PWRSAVE）	保留，通过外接 4.7kΩ 电阻接地（PGA 省电设置）	
28	PGA_GAIN	PGA-增益控制	

（119）BCM3556

引脚号	引脚符号	引 脚 功 能	备　注
AG28	DS_AGCI_CTL	调谐中频自动增益控制	BCM3556 是 Broadcom 公司下一代数字电视片上系统，具有先进的视频解码器、3D 图形内核、以太网 MAC 和 PHY，支持 WXGA 或 1080p 高清分辨率，应用电路见附图 2-94（以应用在 LG 55LD650 液晶电视上为例）
AH28	DS_AGCT_CTL	调谐中频自动增益控制	
AA21	EDSAFE_AVSS_1	地	
AB22	EDSAFE_AVSS_2	地	
AF27	EDSAFE_AVSS_3	地	
AF27	EDSAFE_AVSS_4	地	
AF28	EDSAFE_AVSS_5	地	
AG27	EDSAFE_AVDD2P5	电源（A2.5V）	
AE26	EDSAFE_DVDD1P2	电源（A1.2V）	
AE28	EDSAFE_IF_N	调谐中频信号（负）	
AE27	EDSAFE_IF_P	调谐中频信号（正）	
AD24	PLL_DS_AGND	地	
AB19	PLL_DS_AVDD1P2	电源（A1.2V）	
AB25	PLL_DS_TESTOUT	测试输出	
AB18	SD_V5_AVDD1P2	电源（A1.2V）	
AC17	SD_V5_AVDD2P5	电源（A2.5V）	
AB17	SD_V5_AVSS	地	
AD14	SD_V1_AVDD1P2	电源（A1.2V）	
AD16	SD_V1_AVDD2P5	电源（A2.5V）	
AB15	SD_V1_AVSS_1	地	
AC15	SD_V1_AVSS_2	地	
AD13	SD_V2_AVDD1P2	电源（A1.2V）	
AE13	SD_V2_AVDD2P5	电源（A2.5V）	
AC13	SD_V2_AVSS_1	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AB14	SD_V2_AVSS_2	地	
AC14	SD_V2_AVSS_3	地	
AC12	SD_V3_AVDD1P2	电源（A1.2V）	
AD12	SD_V3_AVDD2P5	电源（A2.5V）	
AB13	SD_V3_AVSS_1	地	
AA14	SD_V3_AVSS_2	地	
AC11	SD_V4_AVDD1P2	电源（A1.2V）	
AD11	SD_V4_AVDD2P5	电源（A2.5V）	
AB12	SD_V4_AVSS	地	
AD10	SD_R	红色信号	
AC10	SD_INCM_R	视频信号（红色）	
AE9	SD_G	绿色信号	
AF9	SD_INCM_G	视频信号（绿色）	
AH9	SD_B	蓝色信号	
AG9	SD_INCM_B	视频信号（蓝色）	
AG15	SD_Y1	亮度信号	
AE15	SD_PR1	Pr 信号	
AF15	SD_PB1	Pb 信号	
AH15	SD_INCM_COMP1	视频公共端	
AG16	SD_Y2	亮度信号	
AF16	SD_PR2	Pr 信号	
AH17	SD_PB2	Pb 信号	
AH16	SD_INCM_COMP2	视频公共端	BCM3556 是 Broadcom 公司下一代数字电视片上系统，具有先进的视频解码器、3D 图形内核、以太网 MAC 和 PHY，支持 WXGA 或 1080p 高清分辨率，应用电路见附图 2-94（以应用在 LG 55LD650 液晶电视上为例）
AG14	SD_Y3	亮度信号	
AE14	SD_PR3	Pr 信号	
AF14	SD_PB3	Pb 信号	
AH14	SD_INCM_COMP3	视频公共端	
AH10	SD_L1	外接电感	
AG10	SD_C1	外接电容	
AE10	SD_INCM_LC1	外接 LC 组件	
AE11	SD_L2	外接电感	
AF11	SD_C2	外接电容	
AH11	SD_INCM_LC2	外接 LC 组件	
AH13	SD_L3	外接电感	
AE12	SD_C3	外接电容	
AF12	SD_INCM_LC3	外接 LC 组件	
AD9	SD_CVBS1	复合视频信号	
AG11	SD_CVBS2	复合视频信号	
AG12	SD_CVBS3	复合视频信号	
AF13	SD_CVBS4	复合视频信号	
AC9	SD_INCM_CVBS1	复合视频信号	
AF10	SD_INCM_CVBS2	复合视频信号	
AH12	SD_INCM_CVBS3	复合视频信号	
AG13	SD_INCM_CVBS4	复合视频信号	
AF17	SD_SIF1	伴音中频信号	
AG17	SD_INCM_SIF1	伴音中频信号	
AD15	SD_FB	SC 开关信号	
AE16	SD_FS	SC1 开关信号	
AE17	SD_FS2	SC2 开关信号	
AB16	PLL_VAFE_AVDD1P2	电源（1.2V）	
AA15	PLL_VAFE_AVSS	地	
AC16	PLL_VAFE_TESTOUT	测试输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AG3	RGB_HSYNC	行同步信号	
AF4	RGB_VSYNC	场同步信号	
AE18	I2S_CLK_IN	I^2S 时钟信号输入	
AF18	I2S_CLK_OUT	I^2S 时钟信号输出	
AD17	I2S_DATA_IN	I^2S 数据输入	
AH19	I2S_DATA_OUT	I^2S 数据输出	
AD18	I2S_LR_IN	I^2S 左右通道音频信号输入	
AG18	I2S_LR_OUT	I^2S 左右通道音频信号输出	
AG26	AUD_LEFT0_N	左耳机音频信号输出（负）	
AH26	AUD_LEFT0_P	左耳机音频信号输出（正）	
AF23	AUD_AVDD2P5_0	电源（A2.5V）	
AA20	AUD_AVSS_0_1	地	
AB21	AUD_AVSS_0_2	地	
AC22	AUD_AVSS_0_3	地	
AC23	AUD_AVSS_0_4	地	
AD23	AUD_AVSS_0_5	地	
AH25	AUD_RIGHT0_N	右耳机音频信号输出（负）	
AG25	AUD_RIGHT0_P	右耳机音频信号输出（正）	
AH23	AUD_LEFT1_N	左耳机音频信号输出（负）	
AG23	AUD_LEFT1_P	左耳机音频信号输出（正）	
AG24	AUD_RIGHT1_N	右耳机音频信号输出（负）	
AH24	AUD_RIGHT1_P	右耳机音频信号输出（正）	
AE22	AUD_AVDD2P5_1	电源（A2.5V）	BCM3556 是 Broadcom 公司下一代数字电视片上系统，具有先进的视频解码器、3D 图形内核、以太网 MAC 和 PHY，支持 WXGA 或 1080p 高清分辨率，应用电路见附图 2-94（以应用在 LG 55LD650 液晶电视上为例）
AB20	AUD_AVSS_1_1	地	
AC21	AUD_AVSS_1_2	地	
AE23	AUD_AVSS_1_3	地	
AF21	AUD_LEFT2_N	左耳机音频信号输出（负）	
AE21	AUD_LEFT2_P	左耳机音频信号输出（正）	
AF22	AUD_RIGHT2_N	右耳机音频信号输出（负）	
AG22	AUD_RIGHT2_P	右耳机音频信号输出（正）	
AD21	AUD_AVDD2P5_2	电源（A2.5V）	
AC20	AUD_AVSS_2_1	地	
AD22	AUD_AVSS_2_2	地	
AH2	AUD_SPDIF	数字音频信号输出	
AC6	SPDIF_AVDD2P5	电源（A2.5V）	
AE4	SPDIF_AVSS	地	
AF3	SPDIF_IN_N	数字音频信号输入（负）	
AH1	SPDIF_IN_P	数字音频信号输入（正）	
AG1	HDMI_RX_0_CEC_DAT	CEC（消费电子控制）数据信号	
AA6	HDMI_RX_0_HTPLG_IN	热插拔控制输入	
AA5	HDMI_RX_0_HTPLG_OUT	热插拔控制输出	
AB3	HDMI_RX_0_DDC_SCL	DDC 时钟信号	
Y6	HDMI_RX_0_DDC_SDA	DDC 数据信号	
AC4	HDMI_RX_0_RESREF	外接电阻	
AC1	HDMI_RX_0_CLK_N	时钟信号（负）	
AC2	HDMI_RX_0_CLK_P	时钟信号（正）	
AD1	HDMI_RX_0_DATA0_N	数据信号（负）	
AD2	HDMI_RX_0_DATA0_P	数据信号（正）	
AE1	HDMI_RX_0_DATA1_N	数据信号（负）	
AE2	HDMI_RX_0_DATA1_P	数据信号（正）	
AF1	HDMI_RX_0_DATA2_N	数据信号（负）	
AF2	HDMI_RX_0_DATA2_P	数据信号（正）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AD3	HDMI_RX_0_VDD3P3	电源（A3.3V）	
AE3	HDMI_RX_0_VDD1P2	电源（A1.2V）	
AC3	HDMI_RX_0_VDD2P5	电源（A2.5V）	
AD4	HDMI_RX_0_AVSS_1	地	
AB5	HDMI_RX_0_AVSS_2	地	
AB6	HDMI_RX_0_AVSS_3	地	
AG2	HDMI_RX_0_AVSS_4	地	
AB4	HDMI_RX_0_AVSS_5	地	
AA7	HDMI_RX_0_AVSS_6	地	
Y8	HDMI_RX_0_PLL_AVSS	地	
AC5	HDMI_RX_0_PLL_DVDD1P2	电源（A1.2V）	
W8	HDMI_RX_0_PLL_DVSS	地	
AA3	HDMI_RX_1_CEC_DAT	CEC（消费电子控制）数据信号	
V4	HDMI_RX_1_HTPLG_IN	热插拔控制输入	
U6	HDMI_RX_1_HTPLG_OUT	热插拔控制输出	
V5	HDMI_RX_1_DDC_SCL	DDC 时钟信号	
V3	HDMI_RX_1_DDC_SDA	DDC 数据信号	
W4	HDMI_RX_1_RESREF	外接电阻	
W2	HDMI_RX_1_CLK_N	时钟信号（负）	
W3	HDMI_RX_1_CLK_P	时钟信号（正）	
Y1	HDMI_RX_1_DATA0_N	数据信号（负）	
Y2	HDMI_RX_1_DATA0_P	数据信号（正）	
AA2	HDMI_RX_1_DATA1_N	数据信号（负）	BCM3556 是 Broadcom 公司下一代数字电视片上系统，具有先进的视频解码器、3D 图形内核、以太网 MAC 和 PHY，支持 WXGA 或 1080p 高清分辨率，应用电路见附图 2-94（以应用在 LG 55LD650 液晶电视上为例）
AA1	HDMI_RX_1_DATA1_P	数据信号（正）	
AB2	HDMI_RX_1_DATA2_N	数据信号（负）	
AB1	HDMI_RX_1_DATA2_P	数据信号（正）	
Y3	HDMI_RX_1_VDD3P3	电源（A3.3V）	
Y4	HDMI_RX_1_VDD1P2	电源（A1.2V）	
W5	HDMI_RX_1_VDD2P5	电源（A2.5V）	
W1	HDMI_RX_1_AVSS_1	地	
U5	HDMI_RX_1_AVSS_2	地	
W6	HDMI_RX_1_AVSS_3	地	
U7	HDMI_RX_1_AVSS_4	地	
V7	HDMI_RX_1_AVSS_5	地	
W7	HDMI_RX_1_AVSS_6	地	
U8	HDMI_RX_1_AVSS_7	地	
V8	HDMI_RX_1_AVSS_8	地	
Y5	HDMI_RX_1_AVSS_9	地	
V6	HDMI_RX_1_PLL_AVSS	地	
AA4	HDMI_RX_1_PLL_DVDD1P2	电源（A1.2V）	
Y7	HDMI_RX_1_PLL_DVSS	地	
H8	VDDC_1	电源（D1.2V）	
J8	VDDC_2	电源（D1.2V）	
K8	VDDC_3	电源（D1.2V）	
L8	VDDC_4	电源（D1.2V）	
M8	VDDC_5	电源（D1.2V）	
N8	VDDC_6	电源（D1.2V）	
P8	VDDC_7	电源（D1.2V）	
R8	VDDC_8	电源（D1.2V）	
AA8	VDDC_9	电源（D1.2V）	
H9	VDDC_10	电源（D1.2V）	
H10	VDDC_11	电源（D1.2V）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
H11	VDDC_12	电源（D1.2V）	
H12	VDDC_13	电源（D1.2V）	
H13	VDDC_14	电源（D1.2V）	
H14	VDDC_15	电源（D1.2V）	
H15	VDDC_16	电源（D1.2V）	
H16	VDDC_17	电源（D1.2V）	
H17	VDDC_18	电源（D1.2V）	
H18	VDDC_19	电源（D1.2V）	
H19	VDDC_20	电源（D1.2V）	
H21	VDDC_21	电源（D1.2V）	
J21	VDDC_22	电源（D1.2V）	
K21	VDDC_23	电源（D1.2V）	
L21	VDDC_24	电源（D1.2V）	
M21	VDDC_25	电源（D1.2V）	
N21	VDDC_26	电源（D1.2V）	
P21	VDDC_27	电源（D1.2V）	
R21	VDDC_28	电源（D1.2V）	
T21	VDDC_29	电源（D1.2V）	
U21	VDDC_30	电源（D1.2V）	
V21	VDDC_31	电源（D1.2V）	
W21	VDDC_32	电源（D1.2V）	
Y21	VDDC_33	电源（D1.2V）	
AH27	AGC_VDDO	电源（A3.3V）	BCM3556 是 Broadcom 公司下一代数字电视片上系统，具有先进的视频解码器、3D 图形内核、以太网 MAC 和 PHY，支持 WXGA 或 1080p 高清分辨率，应用电路见附图 2-94（以应用在 LG 55LD650 液晶电视上为例）
AA12	VDDO_1	电源（D3.3V）	
AA13	VDDO_2	电源（D3.3V）	
AA18	VDDO_3	电源（D3.3V）	
AA19	VDDO_4	电源（D3.3V）	
E28	VDDO_5	电源（D3.3V）	
L28	VDDO_6	电源（D3.3V）	
U28	VDDO_7	电源（D3.3V）	
AB28	VDDO_8	电源（D3.3V）	
A9	DDRV_1	电源（D1.8V）	
G9	DDRV_2	电源（D1.8V）	
G11	DDRV_3	电源（D1.8V）	
G13	DDRV_4	电源（D1.8V）	
A14	DDRV_5	电源（D1.8V）	
G15	DDRV_6	电源（D1.8V）	
G17	DDRV_7	电源（D1.8V）	
A19	DDRV_8	电源（D1.8V）	
G19	DDRV_9	电源（D1.8V）	
AD5	DVSS_1	地	
AD6	DVSS_2	地	
J7	DVSS_3	地	
K7	DVSS_4	地	
L7	DVSS_5	地	
M7	DVSS_6	地	
AB7	DVSS_7	地	
AC7	DVSS_8	地	
G8	DVSS_9	地	
D9	DVSS_10	地	
AA9	DVSS_11	地	
G10	DVSS_12	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
A11	DVSS_13	地	
L11	DVSS_14	地	
M11	DVSS_15	地	
N11	DVSS_16	地	
P11	DVSS_17	地	
R11	DVSS_18	地	
T11	DVSS_19	地	
U11	DVSS_20	地	
V11	DVSS_21	地	
D12	DVSS_22	地	
G12	DVSS_23	地	
L12	DVSS_24	地	
M12	DVSS_25	地	
N12	DVSS_26	地	
P12	DVSS_27	地	
R12	DVSS_28	地	
T12	DVSS_29	地	
U12	DVSS_30	地	
V12	DVSS_31	地	
L13	DVSS_32	地	
M13	DVSS_33	地	
N13	DVSS_34	地	
P13	DVSS_35	地	BCM3556 是 Broadcom 公司下一代数字电视片上系统，具有先进的视频解码器、3D 图形内核、以太网 MAC 和 PHY，支持 WXGA 或 1080p 高清分辨率，应用电路见附图 2-94（以应用在 LG 55LD650 液晶电视上为例）
R13	DVSS_36	地	
T13	DVSS_37	地	
U13	DVSS_38	地	
V13	DVSS_39	地	
G14	DVSS_40	地	
L14	DVSS_41	地	
M14	DVSS_42	地	
N14	DVSS_43	地	
P14	DVSS_44	地	
R14	DVSS_45	地	
T14	DVSS_46	地	
U14	DVSS_47	地	
V14	DVSS_48	地	
L15	DVSS_49	地	
M15	DVSS_50	地	
N15	DVSS_51	地	
P15	DVSS_52	地	
R15	DVSS_53	地	
T15	DVSS_54	地	
U15	DVSS_55	地	
V15	DVSS_56	地	
A16	DVSS_57	地	
G16	DVSS_58	地	
L16	DVSS_59	地	
M16	DVSS_60	地	
N16	DVSS_61	地	
P16	DVSS_62	地	
R16	DVSS_63	地	
T16	DVSS_64	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
U16	DVSS_65	地	
V16	DVSS_66	地	
AA16	DVSS_67	地	
D17	DVSS_68	地	
L17	DVSS_69	地	
M17	DVSS_70	地	
N17	DVSS_71	地	
P17	DVSS_72	地	
R17	DVSS_73	地	
T17	DVSS_74	地	
U17	DVSS_75	地	
V17	DVSS_76	地	
AA17	DVSS_77	地	
AC19	DVSS_78	地	
G18	DVSS_79	地	
L18	DVSS_80	地	
M18	DVSS_81	地	
N18	DVSS_82	地	
P18	DVSS_83	地	
R18	DVSS_84	地	
T18	DVSS_85	地	
U18	DVSS_86	地	BCM3556 是 Broadcom 公司下一代数字电视片上系统，具有先进的视频解码器、3D 图形内核、以太网 MAC 和 PHY，支持 WXGA 或 1080p 高清分辨率，应用电路见附图 2-94（以应用在 LG 55LD650 液晶电视上为例）
V18	DVSS_87	地	
D20	DVSS_88	地	
G20	DVSS_89	地	
H20	DVSS_90	地	
A21	DVSS_91	地	
E21	DVSS_92	地	
F21	DVSS_93	地	
G21	DVSS_94	地	
E22	DVSS_95	地	
F22	DVSS_96	地	
G22	DVSS_97	地	
H22	DVSS_98	地	
J22	DVSS_99	地	
K22	DVSS_100	地	
L22	DVSS_101	地	
M22	DVSS_102	地	
N22	DVSS_103	地	
P22	DVSS_104	地	
R22	DVSS_105	地	
T22	DVSS_106	地	
U22	DVSS_107	地	
V22	DVSS_108	地	
W22	DVSS_109	地	
Y22	DVSS_110	地	
AA22	DVSS_111	地	
W23	DVSS_112	地	
AB23	DVSS_113	地	
F28	DVSS_114	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
M28	DVSS_115	地	
T28	DVSS_116	地	
AC28	DVSS_117	地	
A6	DDR_BVDD0	电源（A1.2V）	
A24	DDR_BVDD1	电源（A1.2V）	
B7	DDR_BVSS0	地	
B24	DDR_BVSS1	地	
F20	DDR_PLL_TEST	PLL（锁相环）测试信号	
B23	DDR_PLL_LDO	PLL（锁相环）低压降线性调节器	
B17	DDR01_CKE	时钟使能	
C22	DDR_COMP	外接电阻	
E16	DDR01_ODT	片内终端控制	
C23	DDR_EXT_CLK	外部时钟信号	
B12	DDR0_CLK	时钟信号	
C12	DDR0_CLKB	时钟信号	
A13	DDR1_CLK	时钟信号	
A12	DDR1_CLKB	时钟信号	
B15	DDR01_A00	地址信号	
E14	DDR01_A01	地址信号	
A15	DDR01_A02	地址信号	
D15	DDR01_A03	地址信号	
E13	DDR0_A04	地址信号	BCM3556 是 Broadcom 公司下一代数字电视片上系统，具有先进的视频解码器、3D 图形内核、以太网 MAC 和 PHY，支持 WXGA 或 1080p 高清分辨率，应用电路见附图 2-94（以应用在 LG 55LD650 液晶电视上为例）
E12	DDR0_A05	地址信号	
F13	DDR0_A06	地址信号	
C14	DDR01_A07	地址信号	
F14	DDR01_A08	地址信号	
B14	DDR01_A09	地址信号	
D14	DDR01_A10	地址信号	
C13	DDR01_A11	地址信号	
D13	DDR01_A12	地址信号	
B13	DDR01_A13	地址信号	
F15	DDR1_A04	地址信号	
C15	DDR1_A05	地址信号	
D16	DDR1_A06	地址信号	
F16	DDR01_BA0	栈地址信号	
B16	DDR01_BA1	栈地址信号	
E15	DDR01_BA2	栈地址信号	
A17	DDR01_CASB	列地址选通	
A8	DDR0_DQ00	数据输入与输出	
B11	DDR0_DQ01	数据输入与输出	
B8	DDR0_DQ02	数据输入与输出	
D11	DDR0_DQ03	数据输入与输出	
E11	DDR0_DQ04	数据输入与输出	
C8	DDR0_DQ05	数据输入与输出	
C11	DDR0_DQ06	数据输入与输出	
C9	DDR0_DQ07	数据输入与输出	
D8	DDR0_DQ08	数据输入与输出	
E10	DDR0_DQ09	数据输入与输出	
E9	DDR0_DQ10	数据输入与输出	
F11	DDR0_DQ11	数据输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
F12	DDR0_DQ12	数据输入与输出	BCM3556 是 Broadcom 公司下一代数字电视片上系统，具有先进的视频解码器、3D 图形内核、以太网 MAC 和 PHY，支持 WXGA 或 1080p 高清分辨率，应用电路见附图 2-94（以应用在 LG 55LD650 液晶电视上为例）
E8	DDR0_DQ13	数据输入与输出	
D10	DDR0_DQ14	数据输入与输出	
F8	DDR0_DQ15	数据输入与输出	
C18	DDR1_DQ00	数据输入与输出	
C20	DDR1_DQ01	数据输入与输出	
A18	DDR1_DQ02	数据输入与输出	
B21	DDR1_DQ03	数据输入与输出	
C21	DDR1_DQ04	数据输入与输出	
B18	DDR1_DQ05	数据输入与输出	
B20	DDR1_DQ06	数据输入与输出	
D18	DDR1_DQ07	数据输入与输出	
E18	DDR1_DQ08	数据输入与输出	
D21	DDR1_DQ09	数据输入与输出	
F18	DDR1_DQ10	数据输入与输出	
E20	DDR1_DQ11	数据输入与输出	
A22	DDR1_DQ12	数据输入与输出	
F17	DDR1_DQ13	数据输入与输出	
B22	DDR1_DQ14	数据输入与输出	
E17	DDR1_DQ15	数据输入与输出	
A10	DDR0_DM0	数据掩膜	
C10	DDR0_DM1	数据掩膜	
A20	DDR1_DM0	数据掩膜	
F19	DDR1_DM1	数据掩膜	
B10	DDR0_DQS0	数据选通	
B9	DDR0_DQS0B	数据选通	
F10	DDR0_DQS1	数据选通	
F9	DDR0_DQS1B	数据选通	
B19	DDR1_DQS0	数据选通	
C19	DDR1_DQS0B	数据选通	
E19	DDR1_DQS1	数据选通	
D19	DDR1_DQS1B	数据选通	
C16	DDR01_RASB	行地址选通	
A7	DDR_VREF0	参考电压	
A23	DDR_VREF1	参考电压	
C17	DDR01_WEB	写使能	
C7	DDR_VDDP1P8_1	电源（D1.8V）	
D22	DDR_VDDP1P8_2	电源（D1.8V）	

（120）BD35331F-E2

引脚号	引脚符号	引 脚 功 能	备　注
1	GND	地	该集成电路为 DDR - SDRAM 的终端稳压器，应用电路见附图 2-95，该集成电路应用在 LG 55LD650 液晶电视上
2	EN	使能	
3	VTTS	终端电源输出检测	
4	VREF	参考电压	
5	VDDQ	电源	
6	VCC	电源	
7	VTT_IN	AGTL 总线终端电压输入	
8	VTT	AGTL 总线终端电压	

（121）BD3888FS

引脚号	引脚符号	引 脚 功 能	备　　注
1	HF1	低通滤波	该集成电路是一个音效处理 IC，采用 SSOP-A32 封装， 应用电路见附图 2-96（以应用在 TCL MS18 机心液晶电视上为例）
2	LF1	低通滤波	
3	TNF1	外接高频滤波电容	
4	TNF2	外接高频滤波电容	
5	VIN2	输入端	
6	SEL2	选择性输入	
7	VIN1	输入端	
8	SEL1	选择性输入	
9	LS	电平感应设置	
10	CAP1	时间常数外接电容	
11	FIL	滤波	
12	VCC	电源	
13	A1	音频信号输入	
14	A2	音频信号输入	
15	B1	HD（高清）左输入	
16	B2	HD（高清）右输入	
17	C2	VGA 输入	
18	C1	VGA 输入	
19	CAP2	时间常数外接电容	
20	SCL	总线时钟线	
21	SDA	总线数据线	
22	GND	地	
23	LINE2	耳机音频输出	
24	LINE1	耳机音频输出	
25	OUT2	音频输出 2	
26	OUT1	音频输出 1	
27	BOUT2	外接低音补偿	
28	BNF2	外接低音补偿	
29	BOUT1	外接低音补偿	
30	BNF1	外接低音补偿	
31	LF2	低通滤波	
32	HF2	高通滤波	

（122）BD4742G-TR

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	该集成电路为系统复位 IC，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-97（以应用在夏普 32BV6E 液晶电视上为例）
2	SUB	SUB 端	
3	GND	地	
4	VOUT	输出端	
5	VCC	电源	

（123）BD4746G

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	该 IC 为系统复位 IC，应用在东芝 26WL66C、夏普（LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E）等液晶电视上，内部框图见附图 2-98
2	SUB	SUB 端	
3	GND	地	
4	VOUT	输出端	
5	VCC	电源	

（124）BD5451

引脚号	引脚符号	引 脚 功 能	备　　注
1	RSTX	复位（数字电路）	该集成电路为 D 类扬声器放大器，应用在 TCL LE32D78 电视上
2	MUTEX	扬声器输出静音控制	
3	SDATA	数字信号输入	
4	LRCLK	左右时钟信号	
5	BCLK	总线时钟	
6	MCLK	内存时钟	
7	GNDA	地	
8	FILP	PWM 信号偏置	
9	REG3	内部电源（为数字电路）	
10	ERROR	误差标志	
11	REG_G	内部电源（为栅极驱动）	
12	FILA	PWM 信号偏置	
13	GAIN	扬声器输出增益	
14	VCCA	模拟信号电源	
15	VCCP2	电源（通道 2 PWM 信号）	
16	VCCP2	电源（通道 2 PWM 信号）	
17	OUT2P	通道 2 正 PWM 输出	
18	OUT2P	通道 2 正 PWM 输出	
19	GNDP2	地	
20	OUT2N	通道 2 负 PWM 输出	
21	OUT2N	通道 2 负 PWM 输出	
22	OUT1N	通道 1 负 PWM 输出	
23	OUT1N	通道 1 负 PWM 输出	
24	GNDP1	地	
25	OUT1P	通道 1 正 PWM 输出	
26	OUT1P	通道 1 正 PWM 输出	
27	VCCP1	电源（通道 1 PWM 信号）	
28	VCCP1	电源（通道 1 PWM 信号）	

（125）BD6516F

引脚号	引脚符号	引 脚 功 能	备　　注
1	ENA	使能输入	该集成电路是一个高速率选择开关，应用电路见附图 2-99（以应用在 TCL BC52 机心液晶电视上为例）
2	$\overline{\text{OCA}}$	错误信息输出	
3	$\overline{\text{OCB}}$	错误信息输出	
4	ENB	使能输入	
5	OUTB	开关输出	
6	GND	地	
7	IN	电源输入	
8	OUTA	开关输出	

（126）BD9130EFJ-E2

引脚号	引脚符号	引 脚 功 能	备　　注
1	ADJ	输出电压检测	该集成电路为输出 2A 以上的高效率降压型开关稳压器（内置功率 MOSFET），采用 HTSOP-J8 封装，应用电路见附图 2-100（以应用在 LG 37LH20RC-TA 液晶电视上为例）
2	VCC	电源	
3	ITH	通用放大器输出引脚/连接相位补偿电容	
4	GND	地	
5	PGND	N 沟道场效应晶体管的源极	
6	SW	P 沟道 / N 沟道 FET 的漏极输出	
7	PVCC	P 沟道场效应晶体管的源极	
8	EN	使能（高电平有效）	

（127）BD9775FV

引脚号	引脚符号	引 脚 功 能	备　　注
1	FB1	误差放大器输出	该集成电路为双通道降压型开关稳压控制器，采用 SSOP-B28 封装，应用电路见附图 2-101（以应用在索尼 KDL-40V2500 液晶电视上为例）
2	INV1	误差放大器负输入	
3	RT	连接电阻（振荡器频率调节）	
4	CT	连接电容（振荡器频率调节）	
5	FIN	振荡器同步脉冲信号输入	
6	GND	地	
7	VREF	参考电压输出	
8	DTC1	占空比和软启动调节	
9	DTC2	占空比和软启动调节	
10	INV2	误差放大器负输入	
11	FB2	误差放大器输出	
12	CTL1	启动/准备控制输入	
13	CTL2	启动/准备控制输入	
14	VCC	电源	
15	SYNC	同步整流时序调节	
16	PGND	地	
17	OUT2L	低边（同步整流）栅极驱动输出	
18	VREGA	连接电容（为内部稳压器）	
19	SCP	连接电容（延迟时间短路保护调节）	
20	VS2	过电流检测电压监控	
21	CL2	连接电容与电阻（过流检测电压调节）	
22	PVCC2	电源	
23	OUT2H	高边栅极驱动输出	
24	VREGB	连接电容器（为内部稳压器）	
25	OUT1	高边栅极驱动输出	
26	PVCC1	电源	
27	CL1	连接电容和电阻（过电流检测电压调节）	
28	VS1	过电流检测电压监控	

（128）BH3543F

引脚号	引脚符号	引脚功能	电压/V	备　　注
1	OUT1	输出	2.11	1.封装：采用 SOP8 脚封装 2.用途：耳机放大器 3.应用领域：个人电脑，笔记本电脑，电视，摄像机等 4.关键参数：VCC 引脚电压为 2.8～6.5V，最大极限电压为 7V、功耗为 450mW、工作温度范围为－25～75℃ 5.此数据在夏普 LC−20B2EA 液晶电视上测得 6.引脚排列及内部框图见附图 2-102
2	MUTE	静音控制	4.31	
3	IN1	输入	2.01	
4	GND	地	0	
5	IN2	输入	2.01	
6	BIAS	偏压	2.09	
7	OUT2	输出	2.09	
8	VCC	电源	5.02	

（129）BH3547F

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT1	输出端	该集成电路为多路立体声耳机放大器，采用 SOP8 脚封装，应用电路见附图 2-103（以应用在 TCL BC53 机心液晶电视上为例）
2	MUTE	静音控制	
3	IN1	输入端	
4	GND	地	
5	IN2	输入端	
6	BIAS	偏置	
7	OUT2	输出端	
8	VCC	电源	

（130）BIT3106

引脚号	引脚符号	引 脚 功 能	备　　注
1	REF	参考电压输出	该集成电路是 DC/AC 类控制 IC，双桥固定频率零电压转换控制，工作电压是 4.5～13.2V。应用于康佳 LC-TM2018S 逆变器电源上。内部框图见附图 2-104
2	INNB	误差放大器 B 反相输入	
3	CMPB	误差放大器 B 输出	
4	OLPB	B 组灯管电流检测	
5	CLAMPB	B 组的过电压检测	
6	AVDD	模拟电源	
7	SST	点亮时间设定	
8	RTDLY	点亮时间及驱动延迟设定	
9	CTOSC	振荡频率设定	
10	SYNCR	接同步电阻	
11	SYNCF	振荡率及相位设定	
12	PVDD	电源	
13	POUT2B	B 组通道输出驱动端 2	
14	POUT1B	B 组通道输出驱动端 1	
15	NOUT1	AB 组通道输出驱动端 1	
16	NOUT2	AB 组通道输出驱动端 2	
17	POUT1A	A 组通道输出驱动端 1	
18	POUT2A	A 组通道输出驱动端 2	
19	PGND	地	
20	READYN	系统工作指示	
21	PWMOUT	亮度 PWM 控制输出	
22	DIMDC	亮度 PWM 控制输入	
23	CTPWM	WM 电路的频率设定	
24	EA	背光灯开/关控制	
25	AGND	模拟地	
26	CLAMPA	A 组灯管过电压检测	
27	OLPA	A 组灯管电流检测	
28	CMPA	A 组通道误差放大器输出	
29	INNA	A 组通道误差放大器反相输入	
30	INP	AB 组通道误差放大器同相输入	

（131）BR24L08F-WE2

引脚号	引脚符号	引 脚 功 能	备　　注
1	A0	地址信号	该集成电路为 8bit 电可擦除 E^2PROM，采用 SOP8 封装，应用在夏普 LC-26GA6E、LC-26BV6E 、LC-37GA6E 、LC-32BV6E 、LC-32GA6E 液晶电视上。内部结构框图见附图 2-105
2	A1	地址信号	
3	A2	地址信号	
4	GND	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	WP	写保护	
8	VCC	电源（1.8~5.5V）	

（132）BR24L16F

引脚号	引脚符号	引 脚 功 能	备　　注
1	A0	地址信号	该集成电路为 8bit 电可擦除 E^2PROM，应用在夏普 LC-26GA6E 、 LC-26BV6E 、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-106（以应用在夏普 32BV6E 液晶电视上为例）
2	A1	地址信号	
3	A2	地址信号	
4	VSS	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	WP	写保护	
8	VCC	电源	

（133）BR24L32F－WE2

引脚号	引脚符号	引 脚 功 能	备　　注
1	A0	从地址设置	1. 封装：采用 8 脚封装 2. 用途：4KB×8bit 电可擦除只读存储器 3. 应用领域：应用在日立 32LD380TA 液晶电视上 4. 关键参数：电源电压为 1.8～5.5V 5. 引脚排列及内部框图见附图 2-107
2	A1	从地址设置	
3	A2	从地址设置	
4	GND	地	
5	SDA	从/字地址	
6	SCL	串行时钟输入	
7	WP	写保护输入	
8	VCC	电源	

（134）BU4052BF

引脚号	引脚符号	引 脚 功 能	备　　注
1	0Y	0Y 输入	该集成电路为音频信号的 TV/AV 转换器，双 4 选 1 模拟开关、通道数据转换或选择电路。采用双列直插 16 脚封装，电源电压 5～15V。参考兼容型号有：HEF4052、 CC4052B、CD4052B、HCC4052B、HD14052B、MB4052B、MC14052B、MN4052B、MSM4052B、SCL4052B、TC4052BP、MPD4052BC 等 应用电路见附图 2-108（以应用在夏普 LC-32BV6E 液晶电视上为例）
2	2Y	2Y 输入	
3	Y COMMON	Y 公共输出	
4	3Y	3Y 输入	
5	1Y	1Y 输入	
6	INHIBIT	禁止（空脚）	
7	VEE	接地端子	
8	VSS	控制接地端子	
9	B	控制脚	
10	A	控制脚	
11	3X	3X 输入	
12	0X	0X 输入	
13	X COMMON	X 公共输出	
14	1X	1X 输入	
15	2X	2X 输入	
16	VDD	电源端子	

（135）BU4053

引脚号	引脚符号	引 脚 功 能	备　　注
1	Y1B	输入端	该集成电路为三路双通道模拟多路复用器/多路解复用器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-109（以应用在夏普 32BV6E 液晶电视上为例）
2	Y0B	输入端	
3	Y1C	输入端	
4	ZC	公共输出	
5	Y0C	输入端	
6	E	禁止（空脚）	
7	VEE	地	
8	VSS	地	
9	SC	控制脚	
10	SB	控制脚	
11	SA	控制脚	
12	Y0A	输入端	
13	Y1A	输入端	
14	ZA	公共输出	
15	ZB	公共输出	
16	VDD	电源	

（136）BU9580KVT

引脚号	引脚符号	引 脚 功 能	备　　注
1	DD[13]/DD[0]	双向数据线/双向数据线	应用电路见附图 2-110（以应用在 LG 37LB5RT-TB 液晶电视上为例）
2	DD[2]/DD[15]	双向数据线/双向数据线	
3	DD[12]/DMARQ	双向数据线/DMA 传输请求信号	
4	VCC0_1	电源	
5	DD[3]/DIOW	双向数据线/写操作	
6	DD[11]/DIOR	双向数据线/读操作	
7	DD[4]/DMACK	双向数据线/ DMA 传输请求确认信号	
8	DGND-1	地	
9	VCCK-1	电源	
10	DD[10]/INTRQ	双向数据线/中断请求信号	
11	DD[5]/SP	双向数据线/SP 信号	
12	DD[9]/DA[1]	双向数据线/设备地址（用来指定是访问设备寄存器，或数据端口）	
13	DD[6]/DA[0]	双向数据线/设备地址（用来指定是访问设备寄存器，或数据端口）	
14	DD[8]/DA[2]	双向数据线/设备地址（用来指定是访问设备寄存器，或数据端口）	
15	DD[7]/CS0	双向数据线/芯片选择	
16	RESET/CS1	复位/芯片选择	
17	PORN	掉电关机	
18	MODE0	模式控制	
19	MODE1	模式控制	
20	MODE2	模式控制	
21	ATAIOEN	使能	
22	XTALI	晶振输入	
23	XTALO	晶振输出	
24	AVDDH	电源	
25	AGND-1	地	
26	REXT	外接电阻	
27	RXP	接收信号（正）	
28	RXN	接收信号（负）	
29	AVDDL	电源	
30	AGND-2	地	
31	TXN	发送信号（负）	
32	TXP	发送信号（正）	
33	MSSEL	总线选择	
34	DASP/DASP	数据采集和信号处理	
35	SSCEN	使能	
36	CLKSEL0	时钟选择	
37	CLKSEL1	时钟选择	
38	FXDMA	频分多址	
39	PMEN	使能	
40	PHYRDY	就绪信号	
41	VCCK-2	电源	
42	DGND-2	地	
43	UAI	UART 输入端	
44	VCCO-2	电源	
45	UAO	UART 输出端	
46	PDIAG/PDIAG	诊断完成/诊断完成	
47	CS1/RESET	芯片选择/复位	
48	CS0/DD[7]	芯片选择/双向数据线	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
49	DA[2]/DD[8]	设备地址（用来指定是访问设备寄存器，或数据端口）/双向数据线	应用电路见附图 2-110（以应用在 LG 37LB5RT-TB 液晶电视上为例）
50	DA[0]/DD[6]	设备地址（用来指定是访问设备寄存器，或数据端口）/双向数据线	
51	DA[1]/DD[9]	设备地址（用来指定是访问设备寄存器，或数据端口）/双向数据线	
52	SP/DD[5]	SP 信号/双向数据线	
53	INTRQ/DD[10]	中断请求信号/双向数据线	
54	DMACK/DD[4]	DMA 传输请求确认信号/双向数据线	
55	IORDY/IORDY	I/O 设备就绪信号	
56	VCCK-3	电源	
57	DGND-3	地	
58	DIOR/DD[11]	读操作/双向数据线	
59	DIOW/DD[3]	写操作/双向数据线	
60	DMARQ/DD[12]	DMA 传输请求信号/双向数据线	
61	DD[15]/DD[2]	双向数据线/双向数据线	
62	DD[0]/DD[13]	双向数据线/双向数据线	
63	DD[14]/DD[1]	双向数据线/双向数据线	
64	DD[1]/DD[14]	双向数据线/双向数据线	

（137）BUF16821AIPWPR

引脚号	引脚符号	引 脚 功 能	备 注
1	VCOM2	公共通道 2	该集成电路为可编程伽马电压发生器和 VCOM 校准器；电源电压为 9~20V，数字电源为 2~5.5V；应用电路见附图 2-111（以应用在 LG 55LX6500-CA 液晶电视上为例）
2	OUT1	DAC 输出 1	
3	OUT2	DAC 输出 2	
4	OUT3	DAC 输出 3	
5	OUT4	DAC 输出 4	
6	OUT5	DAC 输出 5	
7	OUT6	DAC 输出 6	
8	GNDA1	地	
9	VS1	VS 连接到模拟电源	
10	OUT7	DAC 输出 7	
11	OUT8	DAC 输出 8	
12	OUT9	DAC 输出 9	
13	VSD	数字电源	
14	SCL	串行时钟输入	
15	SDA	串行数据输入与输出	
16	AO	I^2C 地址	
17	BKSEL	选择存储器组	
18	GNDD	地	
19	OUT10	DAC 输出 10	
20	OUT11	DAC 输出 11	
21	OUT12	DAC 输出 12	
22	OUT13	DAC 输出 13	
23	VS2	VS 连接到模拟电源	
24	GNDA2	地	
25	OUT14	DAC 输出 14	
26	OUT15	DAC 输出 15	
27	OUT16	DAC 输出 16	
28	VCOM1	公共通道 1	

（138）CAT24WC08W-T

引脚号	引脚符号	引 脚 功 能	备 注
1	A0	地址信号	该集成电路为串行 E^2PROM，应用在 LG42LD458-ZA、LG 42LD458、LG42LD450、42LD450-ZA、LG42LD450N、LG42LD450N-ZA、LG42LD4 58液晶电视上，应用电路见附图 2-112（以应用在 LG42LD458-ZA 液晶电视上为例）
2	A1	地址信号	
3	A2	地址信号	
4	VSS	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	WP	写保护	
8	VCC	电源	

（139）CD4053BNSR

引脚号	引脚符号	引脚功能	电压/V	备注
1	BY	输入/输出	6.41	1. 封装：采用 16 脚 SOP 封装 2. 用途：CD4053B 是三重双通道复用器，具有三个独立的数字控制输入，A、B 和 C 以及一个抑制输入 3. 应用领域：模拟和数字复用和信号分解、A-D 和 D-A 转换、门控信号 4. 关键参数：电源电压为 3～20V 5. 此数据在东芝 37WL48R 液晶电视上测得 6. 应用电路见附图 2-113（以应用在东芝 37WL48R 液晶电视上为例）
2	BX	输入/输出	6.41	
3	CY	输入/输出	6.41	
4	OUT/IN CX OR CY	输出/输入	6.41	
5	IN/OUT CX	输入/输出	6.41	
6	INH	抑制输入	0	
7	VEE	地	0	
8	VSS	地	0	
9	C	数字控制输入	11.22	
10	B	数字控制输入	11.22	
11	A	数字控制输入	11.22	
12	AX	输入/输出	6.71	
13	AY	输入/输出	6.71	
14	OUT/IN AX OR BY	输出/输入	6.71	
15	OUT/IN BX OR BY	输出/输入	6.71	
16	VDD	电源	11.82	

（140）CE2826

引脚号	引脚符号	引 脚 功 能	备 注
1	DVDD	数字电源（+3.3V）	该集成电路为 6 声道音频编解码器，采用 28 脚 SSOP 封装，应用在创维 37L17SW（8TTN 机心）液晶电视上。应用电路见附图 2-114
2	XCK	外部主时钟输入	
3	BCK	音频串行数据时钟输入	
4	LRCK	左右通道时钟	
5	DIN1	通道 1 或 TDM 串行音频数据输入	
6	DIN2	通道 2 或串行音频数据输入	
7	DIN3	通道 3 或串行音频数据输入	
8	DOUT	串行 ADC 输出	
9	DGND	数字地	
10	SDA	串行命令端口数据线	
11	SCL	串行命令端口时钟线	
12	AVDD	ADC 电源	
13	AGND	ADC 地	
14	VCM	模拟电路的共模电压耦合	
15	ADVL	模拟负参考电压	
16	ADVH	ADC 缓冲参考电压输出	
17	AINL	ADC 左通道输入	
18	AINR	ADC 右通道输入	
19	AGND	DAC 地	
20	AVDD	DAC 电源	
21	AL3	模拟左通道 3 输出	
22	AR3	模拟右通道 3 输出	
23	AL2	模拟左通道 2 输出	
24	AR2	模拟右通道 2 输出	
25	AL1	模拟左通道 1 输出	
26	AR1	模拟右通道 1 输出	
27	DAVL	DAC 负参考电压	
28	DAVH	DAC 正参考电压	

（141）CM2021

引脚号	引脚符号	引 脚 功 能	备　注
1	5V_SUPPLY	电源（5V）	CM2021 为 DMI 接收端口保护和接口设备，采用 38 脚 TSSOP 封装，应用电路见附图 2-115（以应用在康佳 LC55TS86N 液晶电视上为例）
2	LV_SUPPLY	电源（3.3V）	
3	GND	地	
4	TMDS_D2+	信号线（TMDS 0.9pF ESD 保护）	
5	TMDS_GND	地	
6	TMDS_D2−	信号线（TMDS 0.9pF ESD 保护）	
7	TMDS_D1+	信号线（TMDS 0.9pF ESD 保护）	
8	TMDS_GND	地	
9	TMDS_D−	信号线（TMDS 0.9pF ESD 保护）	
10	TMDS_D0+	信号线（TMDS 0.9pF ESD 保护）	
11	TMDS_GND	地	
12	TMDS_D0−	信号线（TMDS 0.9pF ESD 保护）	
13	TMDS_CK+	时钟线（TMDS 0.9pF ESD 保护）	
14	TMDS_GND	地	
15	TMDS_CK−	时钟线（TMDS 0.9pF ESD 保护）	
16	CE_REMOTE_IN	3.3V 逻辑电平电压输入	
17	DDC_CLK_IN	DDC 时钟输入	
18	DDC_DAT_IN	DDC 数据输入	
19	HOTPLUG_DET_IN	热插拔检测信号输入	
20	HOTPLUG_DET_OUT	热插拔检测信号输出	
21	DDC_DAT_OUT	DDC 数据输出	
22	DDC_CLK_OUT	DDC 时钟输出	
23	CE_REMOTE_OUT	3.3V 逻辑电平电压输入	
24	TMDS_CK−	时钟线（TMDS 0.9pF ESD 保护）	
25	TMDS_GND	地	
26	TMDS_CK+	时钟线（TMDS 0.9pF ESD 保护）	
27	TMDS_D0−	信号线（TMDS 0.9pF ESD 保护）	
28	TMDS_GND	地	
29	TMDS_D0+	信号线（TMDS 0.9pF ESD 保护）	
30	TMDS_D1−	信号线（TMDS 0.9pF ESD 保护）	
31	TMDS_GND	地	
32	TMDS_D1+	信号线（TMDS 0.9pF ESD 保护）	
33	TMDS_D2−	信号线（TMDS 0.9pF ESD 保护）	
34	TMDS_GND	地	
35	TMDS_D2+	信号线（TMDS 0.9pF ESD 保护）	
36	GND	地	
37	TMDS_BYP	该输入引脚用于连接可选的外接 0.1μF 陶瓷旁路电容	
38	NC	空脚	

（142）CM2021-00TR

引脚号	引脚符号	引 脚 功 能	备　注
1	5V_SUPPLY	电源（5V）	该集成电路为 HDMI 接收器端口保护和接口设备，采用 38 脚 TSSOP 封装，应用电路见附图 2-116（以应用在长虹 LT52510F 液晶电视上为例）
2	3.3V_SUPPLY	电源（3V）	
3	GND	地	
4	TMDS_D2+	信号线（TMDS 0.9pF ESD 保护）	
5	TMDS_GND	地	
6	NC	空脚	
7	TMDS_D1+	信号线（TMDS 0.9pF ESD 保护）	
8	TMDS_GND	地	
9	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
10	TMDS_D0+	信号线（TMDS 0.9pF ESD 保护）	该集成电路为 HDMI 接收器端口保护和接口设备，采用 38 脚 TSSOP 封装，应用电路见附图 2-116（以应用在长虹 LT52510F 液晶电视上为例）
11	TMDS_GND	地	
12	NC	空脚	
13	TMDS_CK+	时钟线（TMDS 0.9pF ESD 保护）	
14	TMDS_GND	地	
15	NC	空脚	
16	CE_REMOTE_IN	3.3V 逻辑电平电压输入	
17	DDC_CLK_IN	DDC 时钟输入	
18	DDC_DAT_IN	DDC 数据输入	
19	HOTPLUG_DET_IN	热插拔检测信号输入	
20	HOTPLUG_DET_OUT	热插拔检测信号输出	
21	DDC_DAT_OUT	DDC 数据输出	
22	DDC_CLK_OUT	DDC 时钟输出	
23	CE_REMOTE_OUT	3.3V 逻辑电平电压输入	
24	TMDS_CK−	时钟线（TMDS 0.9pF ESD 保护）	
25	TMDS_GND	地	
26	NC	空脚	
27	TMDS_D0−	信号线（TMDS 0.9pF ESD 保护）	
28	TMDS_GND	地	
29	NC	空脚	
30	TMDS_D−	信号线（TMDS 0.9pF ESD 保护）	
31	TMDS_GND	地	
32	NC	空脚	
33	TMDS_D2−	信号线（TMDS 0.9pF ESD 保护）	
34	TMDS_GND	地	
35	NC	空脚	
36	GND	地	
37	TMDS_BYP	该输入引脚用于连接可选的外接 0.1μF 陶瓷旁路电容	
38	NC	空脚	

（143）CS4334

引脚号	引脚符号	引脚功能	
1	SDIN	串行音频数据输入	CS4334 是立体双通道数-模转换输出 IC，应用在海信 TLM3733、TLM4033、TLM3266 型与海尔 L26A18-AK 等液晶电视上，应用电路见附图 2-117（以应用在海尔 L26A18-AK 液晶电视上为例）
2	$\overline{\text{DEM}}$	去加重/外部串行时钟输入	
3	LRCK	左右时钟信号	
4	MCLK	主时钟	
5	AOUTR	模拟右通道输出	
6	AGND	模拟地	
7	VA	模拟电源	
8	AOUTL	模拟左通道输出	

（144）CS4340

引脚号	引脚符号	引 脚 功 能	备　　注
1	$\overline{\text{RST}}$	复位	该集成电路为 24bit 立体声 A-D 转换器，内部结构见附图 2-118，应用电路见附图 2-119（以应用在厦华 LC-27U16 液晶电视上为例）
2	SDATA	串行数据	
3	SCLK/DEM1	串行时钟/去加重	
4	LRCK	左/右时钟	
5	MCLK	主时钟	
6	DIF1	数字接口格式	
7	DIF0	数字接口格式	
8	DEM0	去加重	
9	FILT+	正电压滤波	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
10	VQ	静止电压	该集成电路为 24bit 立体声 A-D 转换器，内部结构见附图 2-118，应用电路见附图 2-119（以应用在厦华 LC-27U16 液晶电视上为例）
11	REF_GND	参考地	
12	AOUTR	右模拟输出	
13	AGND	模拟地	
14	VA	模拟电源	
15	AOUTL	左模拟输出	
16	MUTEC	静音控制	

（145）CS4344

引脚号	引脚符号	引 脚 功 能	备 注
1	SDATA	串行音频数据输入	该集成电路为立体声 D-A 转换器，应用在海尔 L26A18-AK、长虹 LS23 机心等液晶电视上。应用电路见附图 2-120（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
2	DEM/SCLK	去加重/外部串行时钟输入	
3	LRCK	左右时钟	
4	MCLK	主时钟	
5	VQ	静态电压	
6	FILT+	正电压参考	
7	AOUTL	左通道模拟输入	
8	GND	地	
9	VADD	模拟电源	
10	AOUTR	右通道模拟输出	

（146）CS5340

引脚号	引脚符号	引 脚 功 能	备 注
1	M0	模式选择	CS5340 是一个从模拟信号转换为数字信号的音频系统。它是一个 24 位转换控制器，最高频率不超过 200kHz，模拟-数字的工作电压为 3.3~5.5V，逻辑电压为 1.8～5V 之间。应用电路见附图 2-121（以应用在 TCL BC53 机心液晶电视上为例）
2	MCLK	时钟控制	
3	VL	逻辑电源输入	
4	SDOUT	连续音频数据输出	
5	GND	地	
6	VD	数字电压输入	
7	SCLK	连续时钟信号输入	
8	LRCLK	左右声道时钟	
9	RST	复位控制信号	
10	AINL	模拟音频信号输入	
11	VQ	静止电压输出	
12	AINR	模拟音频信号输入	
13	VA	模拟电压输入	
14	REF_GND	地	
15	FILT+	正相环路滤波	
16	M1	模式选择	

（147）CS8416-CZZR

引脚号	引脚符号	引 脚 功 能	备 注
1	RXP3	正 AES3/SPDIF 输入	该集成电路为 192kHz 数字音频接口接收器，采用 TSSOP 封装，应用电路见附图 2-122（以应用在 LG52LG70ED-CA 液晶电视上为例）
2	RXP2	正 AES3/SPDIF 输入	
3	RXP1	正 AES3/SPDIF 输入	
4	RXP0	正 AES3/SPDIF 输入	
5	RXN	负 AES3/SPDIF 输入	
6	VA	模拟电源（3.3V）	
7	AGND	模拟地	
8	FILT	PLL 环路滤波器	
9	RST	复位	
10	RXP4	正 AES3/SPDIF 输入	
11	RXP5	正 AES3/SPDIF 输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
12	RXP6	正 AES3/SPDIF 输入	该集成电路为 192kHz 数字音频接口接收器，采用 TSSOP 封装，应用电路见附图 2-122（以应用在 LG52LG70ED-CA 液晶电视上为例）
13	RXP7	正 AES3/SPDIF 输入	
14	AD0/CS/NV	I^2C 地址位 0/SPI 控制端口片选	
15	AD1/CDIN	I^2C 地址位 1/SPI 串行控制数据	
16	SCL/CCLK	串行时钟/控制端口时钟	
17	SDA/CDOUT	I^2C 串行控制数据输入与输出/SPI 数据输出	
18	AD2/GPO2	I^2C 地址位 2/通用输出端	
19	GPO1	通用输出端	
20	GPO0	通用输出端	
21	VL	逻辑电源（3.3V 或+5V）	
22	DGND	数字地	
23	VD	数字电源（3.3V）	
24	RMCK	输入部分恢复主时钟输出	
25	OMCK	系统时钟	
26	SDOUT	串行音频输出数据	
27	OSCLK	串行音频输出位时钟输入与输出	
28	OLRCK	串行音频输出左/右时钟输入与输出	

（148）CXA1875AM/AP

引脚号	引脚符号	引 脚 功 能	备 注
1	SW1	开关	该集成电路为 I^2C 总线 8 位 D-A 转换器，应用在索尼 KLV-S40A10E 液晶电视上。典型应用电路见附图 2-123
2	SW0	开关	
3	DAC4	D-A 转换输出	
4	DAC3	D-A 转换输出	
5	DAC2	D-A 转换输出	
6	DAC1	D-A 转换输出	
7	DAC0	D-A 转换输出	
8	GND	地	
9	SW2	开关	
10	SW3	开关	
11	SAD0	从地址输入	
12	SAD1	从地址输入	
13	SAD2	从地址输入	
14	SDA	I^2C 总线数据	
15	SCL	I^2C 总线时钟	
16	VCC	电源	

（149）CXA2019AQ-T4

引脚号	引脚符号	引 脚 功 能	备 注
1	CERA	32fH （ 500 或 503.5kHz ）陶瓷振荡器连接	该集成电路为色度解码器，主要将视频信号或 Y/C 信号解调为 YUV 信号，并同时输出 VTIM/HTIM 信号。应用电路见附图 2-124（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	AFC	超前滞后滤波器 CR 连接	
3	JVCC	电源（9V）	
4	IREF	基准控制	
5	JGND	地	
6	V20OUT	V 信号输出	
7	U20OUT	U 信号输出	
8	Y20OUT	亮度信号输出	
9	ABL_FILIN	自动亮度限制滤波输入	
10	CPIN	色度信号输入	
11	Y2IN	亮度信号输入	
12	U2IN	色度 U 信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
13	V2IN	色度 V 信号输入	该集成电路为色度解码器，主要将视频信号或 Y/C 信号解调为 YUV 信号，并同时输出 VTIM/HTIM 信号。应用电路见附图 2-124（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
14	VTIM	场定时脉冲输出	
15	HTIM	行定时脉冲输出	
16	SCP	沙堡脉冲输入	
17	SGND2	地	
18	YOUT	亮度信号输出	
19	UOUT	U 色差信号输出	
20	VOUT	V 色差信号输出	
21	R-YIN	R-Y 色差信号输入	
22	B-YIN	B-Y 色差信号输入	
23	B-YOUT	B-Y 色差信号输出	
24	R-YOUT	R-Y 色差信号输出	
25	SVCC	电源	
26	XNTSC	晶体振荡器连接（3.58MHz）	
27	X358	外接晶体振荡器（3.58MHz）	
28	X433/358	晶体振荡器连接（4.43MHz）	
29	APC	自动相位控制滤波	
30	SECAM REF	SECAM 制式（又称塞康制，意为“按顺序传送彩色与存储”）基准电压	
31	SGND1	地	
32	CIN	色度信号输入	
33	A PED	黑色峰值保持（连接一电容）	
34	CVBS/YIN	视频/亮度信号输入	
35	ADRS	从地址信号	
36	SCL	I^2C 总线串行时钟	
37	SDA	I^2C 总线串行数据	
38	VSYNC	场同步信号输入	
39	HSYNC	行同步信号输入	
40	VACLD	峰值保持（为场同步分离）	

（150）CXA2040AQ

引脚号	引脚符号	引 脚 功 能	备 注
1	Y1	亮度信号输入	该 IC 为 I^2C 总线兼容视频开关，应用在LG RT-15LA70液晶电视上。封装及内部框图见附图 2-125
2	GND	地	
3	C1	色度信号输入	
4	S1	微机作为 I^2C 总线状态寄存器的数据	
5	Y2	亮度信号输入	
6	S2	微机作为 I^2C 总线状态寄存器的数据	
7	C2	色度信号输入	
8	NC	空脚	
9	COUT	色度信号输出	
10	NC	空脚	
11	YOUT	亮度信号输出	
12	NC	空脚	
13	CVOUT3	复合视频信号输出	
14	NC	空脚	
15	CVOUT2	复合视频信号输出	
16	NC	空脚	
17	CVOUT1	复合视频信号输出	
18	NC	空脚	
19	ADR	I^2C 总线从地址	
20	SCL	I^2C 总线信号输入	
21	SDA	I^2C 总线信号输入	
22	SYNCTC	同步分离	
23	CV1	复合视频信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
24	NC	空脚	该 IC 为 I^2C 总线兼容视频开关，应用在LG RT-15LA70液晶电视上。封装及内部框图见附图 2-125
25	CV2	复合视频信号输入	
26	VCC	电源（9V）	
27	CV3	复合视频信号输入	
28	GND	地	
29	CV4	复合视频信号输入	
30	GND	地	
31	CV5	复合视频信号输入	
32	BIAS	偏压（4.5V）	

（151）CXA2069Q

引脚号	引脚符号	引 脚 功 能	备　注
1	V1	复合视频信号输入	该集成电路为 7-3 输出的音频/视频开关，应用电路见附图 2-126（以应用在 LG 37LB5RT-TB 液晶电视上为例）
2	LV1	音频信号输入	
3	Y1	Y/C 分离信号输入（输入亮度信号）	
4	RV1	音频信号输入	
5	C1	Y / C 分离信号输入（输入色度信号）	
6	S2-1	信号选择（检测 S2 兼容 DC 叠加到 C 信号）	
7	S-1	复合视频/S 选择	
8	V2	复合视频信号输入	
9	LV2	音频信号输入	
10	Y2	Y/C 分离信号输入（输入亮度信号）	
11	RV2	音频信号输入	
12	C2	Y / C 分离信号输入（输入色度信号）	
13	S2-2	信号选择（检测 S2 兼容 DC 叠加到 C 信号）	
14	S-2	复合视频/S 选择	
15	V3	复合视频信号输入	
16	LV3	音频信号输入	
17	Y3	Y/C 分离信号输入（输入亮度信号）	
18	RV3	音频信号输入	
19	C3	Y / C 分离信号输入（输入色度信号）	
20	S2-3	信号选择（检测 S2 兼容 DC 叠加到 C 信号）	
21	S-3	复合视频/S 选择	
22	V4	复合视频信号输入	
23	LV4	音频信号输入	
24	Y4	Y/C 分离信号输入（输入亮度信号）	
25	RV4	音频信号输入	
26	C4	Y / C 分离信号输入（输入色度信号）	
27	S2-4	信号选择（检测 S2 兼容 DC 叠加到 C 信号）	
28	S-4	复合视频/S 选择	
29	LV5	音频信号输入	
30	V5	复合视频信号输入	
31	RV5	音频信号输入	
32	ADR	I^2C 从地址选择	
33	SCL	I^2C 总线时钟信号输入	
34	SDA	I^2C 总线数据信号输入	
35	AGND	地	
36	DC OUT	输出 S2 兼容 DC 叠加到 COUT3 输出	
37	COUT3	视频信号输出（输出色度信号）	
38	LOUT3	音频信号输出（左）	
39	YOUT3	视频信号输出（输出亮度信号）	
40	ROUT3	音频信号输出（右）	
41	VOUT3	视频信号输出（输出复合视频信号）	
42	VCC	电源	
43	LOUT2	音频信号输出（左）	
44	V/YOUT	复合视频信号输出/亮度信号输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
45	ROUT2	音频信号输出（右）	该集成电路为 7-3 输出的音频/视频开关，应用电路见附图 2-126（以应用在 LG 37LB5RT-TB 液晶电视上为例）
46	TRAP2	副载波陷波电路连接	
47	COUT2	视频信号输出（输出色度信号）	
48	MUTE	音频信号输出静音	
49	YIN1	亮度信号输入	
50	BIAS	内部参考偏置	
51	CIN1	色度信号输入	
52	LOUT1	音频信号输出（左）	
53	VOUT1	视频信号输出（输出复合视频信号）	
54	ROUT1	音频信号输出（右）	
55	TRAP1	副载波陷波电路连接	
56	YOUT1	视频信号输出（输出亮度信号）	
57	VGND	地	
58	COUT1	视频信号输出（输出色度信号）	
59	LV6	音频信号输入	
60	V6	复合视频信号输入	
61	RV6	音频信号输入	
62	LTV	音频信号输入	
63	TV	视频信号输入	
64	RTV	音频信号输入	

（152）CXA2089Q-T6

引脚号	引脚符号	引 脚 功 能	备　注
1	V1	AV1 视频信号输入	该集成电路为TV/AV转换电子开关电路，应用电路见附图 2-127（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	LV1	AV1 左声道音频信号输入	
3	Y1	亮度信号输入	
4	RV1	AV1 右声道音频信号输入	
5	C1	S 端子色度信号输入	
6	S2-1	检测信号	
7	S-1	复合视频/S 选择	
8	V2	AV2 视频信号输入	
9	LV2	AV2 左声道音频信号输入	
10	Y2	S 端子 2 亮度信号输入	
11	RV2	AV2 右声道音频信号输入	
12	C2	S 端子 2 色度信号输入	
13	S2-2	检测信号	
14	S-2	复合视频/S 选择	
15	V3	AV3 视频信号输入	
16	LV3	AV3 左声道音频信号输入	
17	Y3	AV3 亮度信号输入	
18	RV3	AV3 右声道音频信号输入	
19	C3	AV3 色度信号输入	
20	S2-3	检测信号	
21	S-3	复合视频/S 选择	
22	LV4	AV4 左声道音频信号输入	
23	V4	AV4 视频信号输入	
24	RV4	AV4 右声道音频信号输入	
25	ADR	I^2C 总线从地址选择	
26	SCL	I^2C 总线串行时钟线	
27	SDA	I^2C 总线串行数据线	
28	DC OUT	直流控制输出	
29	COUT2	色度信号输出	
30	LOUT2	左声道音频信号输出	
31	YOUT2	亮度信号输出	
32	ROUT2	右声道音频信号输出	
33	VOUT2	视频信号输出	
34	VCC	电源	
35	MUTE	静音控制	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
36	YIN1	亮度信号输入	该集成电路为TV/AV转换电子开关电路，应用电路见附图 2-127（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
37	BIAS	偏置电压滤波	
38	CIN1	色度信号输入	
39	LOUT1	左声道音频信号输出	
40	VOUT1	视频信号输出	
41	ROUT1	右声道音频信号输出	
42	TRAP1	陷波器	
43	YOUT1	亮度信号输出	
44	VGND	地	
45	COUT1	色度信号输出	
46	LTV	TV 左声道音频信号输入	
47	TV	TV 视频全电视信号输入	
48	RTV	TV 右声道音频信号输入	

（153）CXA2163AQ-T6

引脚号	引脚符号	引 脚 功 能	备　注
1	CVBS1/Y1_IN	复合视频/亮度信号输入	该集成电路为彩色译码器，它主要是将多路输入的不同形式的视频信号转换成统一的 YUV 信号输出，应用电路见附图 2-128（以应用在索尼 KLV-S40A10E 液晶电视为例）
2	SYNC_IN	同步信号输入	
3	CVBS_OUT	复合视频输出	
4	VS	场同步信号输出	
5	COMB Y_IN	梳状滤波器亮度信号输入	
6	D_VDD	电源	
7	COMB C_IN	梳状滤波器色度信号输入	
8	D_GND	地	
9	HS	行同步信号输出	
10	SCP	沙堡脉冲输入	
11	YVI_OUT	同步信号输出	
12	SYNC_VCC	同步电路供电	
13	SCL	I^2C 总线时钟	
14	SDA	I^2C 总线数据	
15	YS3	主信号和 RGB 信号转换开关信号	
16	SYNC_GND	同步电路地	
17	CR1_IN	隔行色度 V 分量信号输入	
18	CB1_IN	隔行色度 U 分量信号输入	
19	Y1_IN	亮度信号输入	
20	APL_FIL	自动相位控制信号滤波器	
21	Y_OUT	亮度信号输出	
22	CB_OUT	色度 U 分量信号输出	
23	CR_OUT	色度 V 分量信号输出	
24	YS1	主信号和 RGB 信号转换开关信号	
25	B1_IN	蓝基色信号输入	
26	G1_IN	绿基色信号输入	
27	R1_IN	红基色信号输入	
28	Y/C_GND	亮度/色度地	
29	CR2_IN	色度 V 分量信号入	
30	CB2_IN	色度 U 分量信号输入	
31	Y2_IN	亮度信号输入	
32	Y/C_VCC	亮度/色度电源	
33	B2_IN	蓝基色信号输入	
34	G2_IN	绿基色信号输入	
35	R2_IN	红基色信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
36	YS2_YM	主信号和 RGB 信号转换开关信号	该集成电路为彩色译码器，它主要是将多路输入的不同形式的视频信号转换成统一的 YUV 信号输出，应用电路见附图 2-128（以应用在索尼 KLV-S40A10E 液晶电视为例）
37	BPH_FIL	BPH 信号滤波器	
38	XTAL	晶振信号（16.2MHz）	
39	C3_IN	色度信号输入	
40	APC_FIL	自动相位控制滤波器	
41	CVBS3	复合视频输入	
42	ADDRESS	从地址选择	
43	C2_IN	色度信号输入	
44	CVBS2	复合视频输入	
45	COMB SYS	彩色制式设定	
46	FSC_OUT	彩色副载波输出	
47	AFC_FIL	AFC 滤波	
48	C1_IN	色度信号输入	

（154）CXA2171-T6

引脚号	引脚符号	引 脚 功 能	备　注
1	IN3_1	输入端（红基色）	该集成电路是一种具有 4 组输入端口的 YUV 开关电路，能够将 4 组输入信号转换成统一的 YUV 信号输出。内部框图见附图 2-129，应用电路见附图 2-130（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例））
2	IN3_2	输入端（蓝基色）	
3	IN3_3	输入端（绿基色）	
4	IN3_H	输入端（行信号）	
5	IN3_V	输入端（场信号）	
6	GND3	地	
7	IN4_1	输入端（红基色）	
8	IN4_2	输入端（蓝基色）	
9	IN4_3	输入端（绿基色）	
10	IN4_H	输入端（行信号）	
11	IN4_V	输入端（场信号）	
12	VCC3	电源	
13	H_PH	行峰值保持	
14	V_PH	场峰值保持	
15	YG_OUT	亮度/绿基色信号输出	
16	YG_IN	亮度/绿基色信号输入	
17	CLP_SW	钳位开关	
18	IREF	基准电流	
19	NC	空脚	
20	EXTCLK/XTAL	外部时钟/晶体振荡器（4MHz）	
21	NC	空脚	
22	SELH OUT	行同步脉冲选择输出	
23	SELV OUT	场同步脉冲选择输出	
24	GND2	地	
25	SELCR OUT	色度选择输出（Cr）	
26	SELCB OUT	色度选择输出（Cb）	
27	SELY OUT	亮度选择输出	
28	VCC2	电源	
29	CLP CR	钳位色度信号（Cr）	
30	SCL	串行时钟	
31	SDA	串行数据	
32	ADDRESS	地址信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
33	IN1_1	输入端	该集成电路是一种具有 4 组输入端口的 YUV 开关电路，能够将 4 组输入信号转换成统一的 YUV 信号输出。内部框图见附图 2-129，应用电路见附图 2-130（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例））
34	IN1_2	输入端	
35	IN1_3	输入端	
36	IN1_H/L1	输入端（行信号/选择信号）	
37	IN1_V/L2	输入端（场信号/选择信号）	
38	IN1_L3	输入端（选择信号）	
39	IN1_SW	输入端（开关信号）	
40	VCC1	电源	
41	IN2_1	输入端	
42	IN2_2	输入端	
43	IN2_3	输入端	
44	IN2_H/L1	输入端（行信号/选择信号）	
45	IN2_V/L2	输入端（场信号/选择信号）	
46	IN2_L3	输入端（选择信号）	
47	IN2_SW	输入端（开关信号）	
48	GND1	地	

（155）CXA2189Q

引脚号	引脚符号	引 脚 功 能	备　　注
1	IN2_CV	视频信号输入	1.封装：采用 QFP80 脚封装 2.用途： I^2C 总线兼容的音频/视频开关 3.应用电路见附图 2-131（以应用在东芝 37WL48R 液晶电视上为例）
2	GND_IN	地	
3	IN3_CV	视频信号输入	
4	IN3_Y	亮度信号输入	
5	IN3_C	色度信号输入	
6	IN4_S	S－VIDEO 信号输入	
7	IN4_CV	视频信号输入	
8	IN4_Y	亮度信号输入	
9	IN4_C	色度信号输入	
10	IN4_S2	S－VIDEO 信号输入 2	
11	IN5_S	S－VIDEO 信号输入	
12	IN5_CV	视频信号输入	
13	IN5_Y	亮度信号输入	
14	IN5_C	色度信号输入	
15	IN5_S2	S－VIDEO 信号输入 2	
16	IN5_S	S－VIDEO 信号输入	
17	IN5_CV	视频信号输入	
18	IN5_Y	亮度信号输入	
19	IN5_C	色度信号输入	
20	IN5_S2	S－VIDEO 信号输入 2	
21	IN7_S	S－VIDEO 信号输入	
22	IN7_CV	视频信号输入	
23	IN7_Y	亮度信号输入	
24	IN7_C	色度信号输入	
25	IN7_S2	S－VIDEO 信号输入 2	
26	IN8_Y	亮度信号输入	
27	IN8_Cb	Cb 信号输入	
28	IN8_Cr	Cr 信号输入	
29	IN8_L1	音频信号输入	
30	IN8_L2	音频信号输入	
31	IN8_L3	音频信号输入	
32	IN8_SW	开关信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
33	IN9_Y	亮度信号输入	
34	IN9_Cb	Cb 信号输入	
35	IN9_Cr	Cr 信号输入	
36	IN9_L1	音频信号输入	
37	IN9_L2	音频信号输入	
38	IN9_L3	音频信号输入	
39	IN9_SW	开关信号输入	
40	IN9_Y	亮度信号输入	
41	IN10_SW	开关信号输入	
42	IN10_L3	亮度信号输入	
43	IN10_L2/V	亮度信号输入/场信号	
44	IN10_L1/H	亮度信号输入/行信号	
45	IN10_Cr	Cr 信号输入	
46	IN10_Cb	Cb 信号输入	
47	IREF	电流参考	
48	H_PH	行相位	
49	V_PH	场相位	
50	VCC_DIFF	电源	
51	EXT_CLK/XTAL	外部时钟/晶振	
52	GND_DIFF	地	
53	SEL_HOUT1	选择行信号输出	
54	SEL_VOUT1	选择场信号输出	
55	SYNC_IN1	同步信号输入	1.封装：采用 QFP80 脚封装 2.用途： I^2C 总线兼容的音频/视频开关 3.应用电路见附图 2-131（以应用在东芝 37WL48R 液晶电视上为例）
56	SEL_OUT1	选择信号输出	
57	Y_PH1	亮度信号相位 1	
58	CV_YOUT1	复合视频与亮度信号输出	
59	C/CrOUT1	色度信号/Cr 信号输出	
60	CrOUT1	Cr 信号输出	
61	VCC_OUT	电源	
62	SEL_HOUT2	选择行信号输出	
63	SEL_VOUT2	选择场信号输出	
64	SYNC_IN2	同步信号输入	
65	SEL_OUT2	选择信号输出	
66	Y_PH2	亮度信号相位 2	
67	CV/YOUT2	复合视频输出/亮度信号输出	
68	C/CbOUT2	视频信号/Cb 信号输出	
69	CrOUT2	Cr 信号输出	
70	GND_OUT	地	
71	CVOUT3	复合视频输出	
72	YOUT3	亮度信号输出	
73	COUT3	色度信号输出	
74	DC_OUT	DC 信号输出	
75	ADR	从地址控制	
76	SCL	时钟信号	
77	SDA	数据信号	
78	VCC_IN	电源	
79	IN1_CV	复合视频输入	
80	NC	空脚	

（156）CXD1976R-T6

引脚号	引脚符号	引 脚 功 能	备　注
1	DVSS	地	
2	DVDD	电源（3.3V）	
3	INTRPTN	中断信号	
4	RESETN	复位信号	
5	TSCLK	测试链路时钟信号	
6	TS_VALID	测试有效数据	
7	TSSYNC	测试同步信号	
8	TSERR	测试错误信号	
9	CVSS	地	
10	CVDD	电源（1.8V）	
11	TSD0	串行数据输入	
12	TSD1	串行数据输入	
13	TSD2	串行数据输入	
14	TSD3	串行数据输入	
15	TSD4	串行数据输入	
16	TSD5	串行数据输入	
17	TSD6	串行数据输入	
18	TSD7	串行数据输入	
19	DVDD	电源（3.3V）	
20	DVSS	地	
21	CVDD	电源（1.8V）	
22	CVSS	地	
23	CVDD	电源（1.8V）	
24	CVSS	地	
25	XTALI	晶振输入	
26	XTALO	晶振输出	
27	CVSS	地	该集成电路为 OFDM（多载波调制），应用电路见附图 2-132（以应用在索尼 KDL-S40A12U 液晶电视上为例）
28	CVDD	电源（1.8V）	
29	CVSS	地	
30	CVDD	电源（1.8V）	
31	CVSS	地	
32	CVDD	电源（1.8V）	
33	DVSS	地	
34	DVDD	电源（3.3V）	
35	TDO	测试数据输出	
36	TDI	测试数据输入	
37	TMS	测试模式选择	
38	TCK	测试时钟	
39	TRSTN	边缘扫描终止复位	
40	CVSS	地	
41	CVDD	电源（1.8V）	
42	REF1 VIN	参考电压输入	
43	VCM	模拟电路的共模电压耦合	
44	DAREFP	DA 参考信号（正）	
45	DAREFN	DA 参考信号（负）	
46	REXT	外接参考电阻	
47	AVSS	地	
48	AVDD	电源（3.3V）	
49	AVSS	地	
50	AVDD	电源（3.3V）	
51	AVDD	电源（3.3V）	
52	AVSS	地	
53	AINP	模拟输入（正）	
54	AINN	模拟输入（负）	
55	CVDD	电源（1.8V）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
56	CVSS	地	该集成电路为 OFDM（多载波调制），应用电路见附图 2-132（以应用在索尼 KDL-S40A12U 液晶电视上为例）
57	IFAGC	中放自动增益控制	
58	QSCLK	串行时钟信号	
59	QSDA	串行数据信号	
60	RFAGC/GPO	高频自动增益控制/通用输出端	
61	TESTMODE	测试模式	
62	SDA	串行数据信号	
63	SCL	串行数据信号	
64	A0	地址信号	

（157）CXD2064Q-T6

引脚号	引脚符号	引 脚 功 能	备　注
1	CLPO	内部钳位电路电流输出	该集成电路为亮度/色度分离处理器，主要将视频信号分离成亮度和色度信号输出。内部框图见附图 2-133，应用电路见附图 2-134[以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）]
2	ADIN	梳状滤波器模拟输入（A-D 转换器输入）	
3	RB	A-D 转换器参考底部电压（典型值为 0.52V）	
4	ADVS	A-D 转换器模拟地	
5	ADVD	A-D 转换器模拟电源（5V）	
6	RT	A-D 转换器参考顶部电压（典型值为 2.6V）	
7	ACO	模拟色度信号输出	
8	DAVD	D-A 转换器模拟电源（5V）	
9	AYO	模拟亮度信号输出	
10	DAVS	D-A 转换器模拟地	
11	VG	D-A 转换器相关脚（连接一个 0.1μF 电容）	
12	VRF	参考电压	
13	IRF	参考电流	
14	VB	D-A 转换器相关脚	
15	TEST	测试端	
16	DVDD	数字电源（5V）	
17	MOD2	Y/C 分离模式设置	
18	DVSS	数字地	
19	MOD1	Y/C 分离模式设置	
20	VEH3	垂直增强设置	
21	VEH2	垂直增强设置	
22	VEH1	垂直增强设置	
23	PNR	系统制式控制（L:NTSC/H:PAL，M-PAL，N-PAL）	
24	DTR	数据终端就绪（通常固定为“低”）	
25	NTPL2	NTSC / PAL / M- PAL / N- PAL 模式设置	
26	NTPL1	NTSC / PAL / M- PAL / N- PAL 模式设置	
27	DVDD	数字电源（5V）	
28	TEST	测试	
29	DVSS	数字地	
30	APCN	水平校正电路的设置（低：关，高：开）	
31	TRAP	陷波滤波器设置	
32	TEST	测试	
33	TEST	测试	
34	DVDD	数字电源（5V）	
35	TEST	测试	
36	DVSS	数字地	
37	FIN	时钟输入	
38	CKSL	PLL 控制（低：内部 PLL 没有使用，高：内部 PLL 使用）	
39	PLSL	选择时钟输入	
40	MCKO	时钟输出	
41	ADCK	A-D 转换器时钟输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
42	CPO	PLL 相位比较器输出	该集成电路为亮度/色度分离处理器，主要将视频信号分离成亮度和色度信号输出。内部框图见附图 2-133，应用电路见附图 2-134〔以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）〕
43	PLVS	PLL 模拟地	
44	VCV	VCO 控制电压输入	
45	PLVD	PLL 模拟电源（5V）	
46	CLVD	钳位 D-A 转换器模拟电源（5V）	
47	CLPEN	钳位电路使能	
48	CLVS	钳位 D-A 转换器模拟地	

（158）CXD9841M

引脚号	引脚符号	引 脚 功 能	备　注
1	VSENSE	电压检测	该集成电路为电源控制集成电路，应用电路见附图 2-135（以应用在索尼 KDL-S40A12U 液晶电视上为例）
2	FB	反馈	
3	CT	外接振荡电容	
4	NC	空脚	
5	RT	外接振荡电阻	
6	GND	地	
7	GND	地	
8	GND	地	
9	GND	地	
10	GND	地	
11	GND	地	
12	TIMER	定时器信号	
13	NC	空脚	
14	SS	软启动	
15	VC1	电源电压输入	
16	OCP	过电流检测	
17	VC2	电源电压输入	
18	PGND	地	
19	NC	空脚	
20	VG（L）	低边 MOSFET 栅极	
21	VB	基准电压	
22	VS	开关管源极	
23	VG（H）	高边 MOSFET 栅极	
24	VD	开关管漏极输出	

（159）CXD9841P

引脚号	引脚符号	引 脚 功 能	备　注
1	VSEN	电压检测	该集成电路为电源控制集成电路，应用电路见附图 2-136（以应用在索尼 KDL-40V2500 液晶电视上为例）
2	FB	反馈	
3	CT	外接振荡电容	
4	RT	外接振荡电阻	
5	GND	地	
6	PROT	保护检测	
7	SS	软启动	
8	VC1	电源电压输入	
9	OCP	过电流检测	
10	VC2	电源电压输入	
11	PGND	地	
12	VGL	低边 MOSFET 栅极	
13	NC	空脚	
14	VB	基准电压	
15	VS	开关管源极	
16	VGH	高边 MOSFET 栅极	
17	NC	空脚	
18	VD	开关管漏极输出	

（160）CXP7500P10S-1

引脚号	引脚符号	引 脚 功 能	备　注
1	PC3	端口 C	
2	PC2	端口 C	
3	PC1	端口 C	
4	PC0	端口 C	
5	PD7/EC	端口 D（8 位输入与输出端）/计数器与定时器外部事件输入	
6	PD6/RMC	端口 D（8 位输入与输出端）/遥控接收电路输入	
7	PD5/HS1	端口 D（8 位输入与输出端）/行同步计数器输入	
8	PD4/HS0	端口 D（8 位输入与输出端）/行同步计数器输入	
9	PD3/SI	端口 D（8 位输入与输出端）/串行数据输入	
10	PD2/SO	端口 D（8 位输入与输出端）/串行数据输出	
11	PD1/SCK	端口 D（8 位输入与输出端）/串行时钟输入与输出	
12	PD0/INT2	端口 D（8 位输入与输出端）/外部中断请求输入	
13	PA7/HSYNC	端口 A（8 位输入与输出端）/行同步信号输入	
14	PA6/VSYNC	端口 A（8 位输入与输出端）/场同步信号输入	
15	RST	复位	
16	VSS	地	
17	XTAL	时钟振荡器输入	
18	EXTAL	时钟振荡器输出	
19	PA5/AN5	端口 A（8 位输入与输出端）/ A-D 转换器模拟输入	
20	PA4/AN4	端口 A（8 位输入与输出端）/ A-D 转换器模拟输入	
21	PA3/AN3	端口 A（8 位输入与输出端）/ A-D 转换器模拟输入	
22	PA2/AN2	端口 A（8 位输入与输出端）/ A-D 转换器模拟输入	
23	PA1/AN1	端口 A（8 位输入与输出端）/ A-D 转换器模拟输入	
24	PA0/AN0	端口 A（8 位输入与输出端）/ A-D 转换器模拟输入	该集成电路为微控制器，应用电路见附图 2-137（以应用在东芝 26WL46C 液晶电视上为例）
25	PB7	端口 B（8 位输入与输出端）	
26	PB6	端口 B（8 位输入与输出端）	
27	PB5	端口 B（8 位输入与输出端）	
28	PB4	端口 B（8 位输入与输出端）	
29	PB3	端口 B（8 位输入与输出端）	
30	PG7/INT1	端口 G（5 位输入与输出）/外部中断请求输入	
31	PG6	端口 G（5 位输入与输出）	
32	PG5	端口 G（5 位输入与输出）	
33	PG4	端口 G（5 位输入与输出）	
34	PG3	端口 G（5 位输入与输出）	
35	PB2	端口 B	
36	PB1	端口 B	
37	PB0	端口 B	
38	R	红基色信号	
39	G	绿基色信号	
40	B	蓝基色信号	
41	PE6/I	端口 E/OSD 显示 6 位输出	
42	PE5/YS	端口 E/YS 信号输出	
43	PE4/YM	端口 E/YM 信号输出	
44	XLC	OSD 显示时钟振荡输入与输出	
45	EXLC	OSD 显示时钟振荡输入与输出（外部）	
46	VPP	电源	
47	VDD	电源	
48	VSS	地	
49	PE3	端口 E	
50	PE2/INT0	端口 E/中断信号	
51	PE1/PWM	端口 E/14 位 PWM 输出	
52	PE0/ADJ	端口 E/调节	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	PF7/SDA1/PWM5	端口 F/串行数据/8 位 PWM 输出	该集成电路为微控制器，应用电路见附图 2-137（以应用在东芝 26WL46C 液晶电视上为例）
54	PF6/SDA0	端口 F/串行数据	
55	PF5/SCL1/PWM4	端口 F/串行时钟/8 位 PWM 输出	
56	PF4/SCL0	端口 F/串行时钟	
57	PF3/PWM3	端口 F/8 位 PWM 输出	
58	PF2/PWM2	端口 F/8 位 PWM 输出	
59	PF1/PWM1	端口 F/8 位 PWM 输出	
60	PF0/PWM0	端口 F/8 位 PWM 输出	
61	PC7/PWM7	端口 C/8 位 PWM 输出	
62	PC6/PWM6	端口 C/8 位 PWM 输出	
63	PC5	端口 C	
64	PC4	端口 C	

（161）DRV601RTJR

引脚号	引脚符号	引 脚 功 能	备　注
1	C1P	电荷泵飞电容正端	该集成电路为立体声线路驱动器，采用 20 脚 QFN 封装，应用在 PDP / LCD 电视、机顶盒、CD / DVD 播放器、DVD 接收器等领域，应用电路见附图 2-138（以应用在长虹 LT52510F 液晶电视上为例）
2	PGND	地	
3	C1N	电荷泵飞电容负端	
4	NC	空脚	
5	PVSS	电荷泵输出	
6	NC	空脚	
7	SVSS	放大器负电源	
8	NC	空脚	
9	OUTL	左音频通道输出	
10	SVDD	放大器正电源	
11	OUTR	右音频通道输出	
12	NC	空脚	
13	INL	左音频通道输入	
14	SDR	右通道关机（逻辑低电平）	
15	INR	右音频通道输入	
16	NC	空脚	
17	SGND	地	
18	SDL	左通道关机（逻辑低电平）	
19	PVDD	电源	
20	NC	空脚	

（162）DRV602

引脚号	引脚符号	引 脚 功 能	备　注
1	+INR	右通道放大器正输入	该集成电路为增益线路驱动器，可以实现 AV 输出的开关机静音，采用 14 脚 TSSOP 封装，应用在海信 TLM40V79PKV、LED46XT710G3D 液晶电视上，应用电路见附图 2-139（以应用在海信 LED46XT710G3D 液晶电视上为例）
2	−INR	右通道放大器负输入	
3	OUTR	右通道放大器输出	
4	SGND	信号地	
5	EN	使能输入（高电平有效）	
6	PVSS	电源电压	
7	CN	电荷泵飞电容负端	
8	CP	电荷泵飞电容正端	
9	PVDD	正电源	
10	PGND	地	
11	NC	空脚	
12	OUTL	左通道放大器输出	
13	−INL	左通道放大器负输入	
14	+INL	左通道放大器正输入	

（163）DS1339

引脚号	引脚符号	引 脚 功 能	备　　注
1	X1	晶振连接（32.768kHz）	DS1339 为串行实时时钟，应用电路见附图 2-140（以应用在海信 TLM37V88P 液晶电视上为例）
2	X2	晶振连接（32.768kHz）	
3	VBACKJP	二次电源	
4	GND	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	INT	中断信号	
8	VCC	电源	

（164）DS3984

引脚号		引脚符号	引脚功能	备注
28 脚	32 脚			
1	29	LOSC	灯管振荡器电阻调节	1. 封装：采用 32 脚 TQFP（7mm×7mm）与 28 脚 SO 封装 2. 用途：DS3984 是一款 4 路冷阴极荧光灯（CCFL）控制器，用于为 TV 和 PC 监视器的液晶显示器（LCD）提供背光 3. 关键参数：4.5～5.5V 单电源供电、温度范围为－40～+85℃
2	30	A0	地址选择输入	
3	31	PSYNC	DPWM 输入与输出	
4	32	POSC	DPWM 振荡器电阻调节	
5	3	BRIGHT	模拟亮度控制输入	
6	4	SVM	电源电压监视器输入	
7	5	GA1	场效应晶体管门驱动 A	
8	6	GB1	场效应晶体管门驱动 B	
9	7	LCM1	灯管电流监视输入	
10	8	OVD1	过电压检测	
11	10	GA2	场效应晶体管门驱动 A	
12	11	GB2	场效应晶体管门驱动 B	
13	12	LCM2	灯管电流监视输入	
14	13	OVD2	过电压检测	
15	1、9、14、16	GND	地	
16	2、15	VCC	电源	
17	17	GA3	场效应晶体管门驱动 A	
18	18	GB3	场效应晶体管门驱动 B	
19	19	LCM3	灯管电流监视输入	
20	20	OVD3	过电压检测	
21	21	GA4	场效应晶体管门驱动 A	
22	22	GB4	场效应晶体管门驱动 B	
23	23	LCM4	灯管电流监视输入	
24	24	OVD4	过电压检测	
25	25	SDA	串行总线数据输入与输出	
26	26	SCL	串行总线时钟输入	
27	27	$\overline{\text{FAULT}}$	故障指示输出	
28	28	LSYNC	灯管频率输入与输出	

（165）DS3988

引脚号	引脚符号	引 脚 功 能	备　　注
1	GA1	场效应晶体管 A 门驱动	1. 封装：采用 48 脚 TQFP（7mm×7mm）封装 2. 用途：DS3988 是一款 8 路冷阴极荧光灯（CCFL）控制器，用于为 TV 和 PC 监视器的液晶显示器（LCD）提供背光 3. 关键参数：4.5～5.5V 单电源供电、温度范围为－40～+85℃ 4. 内部结构见附图 2-141
2	GB1	场效应晶体管 B 门驱动	
3	LCM1	灯管电流监视器输入	
4	OVD1	过电压检测	
5	GA2	场效应晶体管 A 门驱动	
6	GB2	场效应晶体管 B 门驱动	
7	LCM2	灯管电流监视器输入	
8	OVD2	过电压检测	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
9	GA3	场效应晶体管 A 门驱动	
10	GB3	场效应晶体管 B 门驱动	
11	LCM3	灯管电流监视器输入	
12	OVD3	过电压检测	
13	GND	地	
14	GA4	场效应晶体管 A 门驱动	
15	GB4	场效应晶体管 B 门驱动	
16	LCM4	灯管电流监视器输入	
17	OVD4	过电压检测	
18	GND	地	
19	GA5	场效应晶体管 A 门驱动	
20	GB5	场效应晶体管 B 门驱动	
21	LCM5	灯管电流监视器输入	
22	OVD5	过电压检测	
23	VCC	电源	
24	GND	地	
25	GA6	场效应晶体管 A 门驱动	1. 封装：采用 48 脚 TQFP（7mm×7mm）封装 2. 用途：DS3988 是一款 8 路冷阴极荧光灯（CCFL）控制器，用于为 TV 和 PC 监视器的液晶显示器（LCD）提供背光 3. 关键参数：4.5～5.5V 单电源供电、温度范围为－40～+85℃ 4. 内部结构见附图 2-141
26	GB6	场效应晶体管 B 门驱动	
27	LCM6	灯管电流监视器输入	
28	OVD6	过电压检测	
29	GA7	场效应晶体管 A 门驱动	
30	GB7	场效应晶体管 B 门驱动	
31	LCM7	灯管电流监视器输入	
32	OVD7	过电压检测	
33	GA8	场效应晶体管 A 门驱动	
34	GB8	场效应晶体管 B 门驱动	
35	LCM8	灯管电流监视器输入	
36	OVD8	过电压检测	
37	SDA	串行数据输入与输出	
38	SCL	串行时钟输出	
39	$\overline{\text{FAULT}}$	故障输出	
40	LSYNC	灯管频率输入与输出	
41	LOSC	灯管振荡器电阻调整	
42	A0	地址选择输入	
43	PSYNC	DPWM 输入与输出	
44	POSC	DPWM 振荡器电阻调整	
45	GND	地	
46	BRIGHT	模拟亮度控制输入	
47	SVM	电源电压监测输入	
48	VCC	电源	

（166）DS3991

引脚号	引脚符号	引 脚 功 能	备　　注
1	SLOPE	斜率选择	1. 封装：采用 16 脚 SO 封装 2. 用途：低成本 CCFL 控制器 3. 应用领域：LCD 显示器、LCD TV 4. 关键参数：4.5～5.5V 单电源工作电压、工作温度范围为－40～+85℃ 5. 内部结构框图见附图 2-142
2	VCC	电源	
3	VCC	电源	
4	VCC	电源	
5	LOSC	灯管振荡器电阻调节	
6	POSC/PWM	突发调光 PWM 振荡器电阻调节/PWM 数字输入	
7	BRIGHT	灯管亮度控制	
8	PWM_EN	PWM 灯管亮度控制使能	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
9	GA	场效应晶体管门驱动 A	
10	GB	场效应晶体管门驱动 B	1. 封装：采用 16 脚 SO 封装 2. 用途：低成本 CCFL 控制器 3. 应用领域：LCD 显示器、LCD TV 4. 关键参数：4.5～5.5V 单电源工作电压、工作温度范围为－40～+85℃ 5. 内部结构框图见附图 2-142
11	LCM	灯管电流监测输入	
12	OVD	过电压检测输入	
13	GND	地	
14	VCC	电源	
15	SVMH	电源电压高压监测输入	
16	SVML	电源电压低压监测输入	

（167）DS3992

引脚号	引脚符号	引 脚 功 能	备　　注
1	LOSC	灯管振荡器电阻调节	
2	POSC	突发亮度调节	
3	BRIGHT	灯管亮度控制	
4	SVM	电源电压监视	
5	GA1	场效应晶体管门驱动 A 通道 1	1. 封装：采用 16 脚 SO 封装 2. 用途：DS3992 是一款低成本、双通道冷阴极荧光灯（CCFL）控制器，适合液晶显示器（LCD）的背光应用 3. 应用领域：LCD PC 显示器、LCD TV 4. 关键参数：4.5～5.5V 单电源工作、温度范围为－40～+85℃ 5. 内部结构框图见附图 2-143
6	GB1	场效应晶体管门驱动 B 通道 1	
7	LCM1	灯管电流监视输入通道 1	
8	OVD1	过电压检测通道 1	
9	GND	地	
10	VCC	电源	
11	GA2	场效应晶体管门驱动 A 通道 2	
12	GB2	场效应晶体管门驱动 B 通道 2	
13	LCM2	灯管电流监视输入通道 2	
14	OVD2	过电压检测通道 2	
15	VCC	电源	
16	VCC	电源	

（168）DS3994

引脚号	引脚符号	引 脚 功 能	备　　注
1	LOSC	灯管振荡器电阻调节	
2	A0	地址选择输入	
3	PSYNC	DPWM 输入与输出	
4	POSC	DPWM 振荡器电阻调节	
5	BRIGHT	模拟亮度控制输入	
6	SVM	电源电压监视器输入	1. 封装：采用 28 引脚 SO 封装 2. 用途：DS3994 是一款 4 通道冷阴极荧光灯（CCFL）控制器，可用于 TV 和 PC 液晶显示器（LCD）的背光电路 3. 关键参数：4.5～5.5V 单电源供电 、温度范围为－40～+85℃ 4. 内部结构框图见附图 2-144
7	GA1	场效应晶体管门驱动 A	
8	GB1	场效应晶体管门驱动 B	
9	LCM1	灯管电流监视输入	
10	OVD1	过电压检测	
11	GA2	场效应晶体管门驱动 A	
12	GB2	场效应晶体管门驱动 B	
13	LCM2	灯管电流监视输入	
14	OVD2	过电压检测	
15	GND	地	
16	V_{CC}	电源	
17	GA3	场效应晶体管门驱动 A	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
18	GB3	场效应晶体管门驱动 B	
19	LCM3	灯管电流监视输入	
20	OVD3	过电压检测	1. 封装：采用 28 引脚 SO 封装
21	GA4	场效应晶体管门驱动 A	2. 用途：DS3994 是一款 4 通道冷阴极荧光灯（CCFL）控制器，可用于 TV 和 PC 液晶显示器（LCD）的背光电路
22	GB4	场效应晶体管门驱动 B	
23	LCM4	灯管电流监视输入	
24	OVD4	过电压检测	3. 关键参数：4.5～5.5V 单电源供电 、温度范围为－40～+85℃
25	SDA	串行总线数据输入与输出	
26	SCL	串行总线时钟输入	4. 内部结构框图见附图 2-144
27	$\overline{\text{FAULT}}$	故障指示输出	
28	LSYNC	灯管频率输入与输出	

（169）DS90C383A

引脚号	引脚符号	引 脚 功 能	备　　注
1	VCC	电源	
2	TXIN5	TTL 电平输入	
3	TXIN6	TTL 电平输入	
4	TXIN7	TTL 电平输入	
5	GND	地	
6	TXIN8	TTL 电平输入	
7	TXIN9	TTL 电平输入	
8	TXIN10	TTL 电平输入	
9	VCC	电源	
10	TXIN11	TTL 电平输入	
11	TXIN12	TTL 电平输入	
12	TXIN13	TTL 电平输入	
13	GND	地	
14	TXIN14	TTL 电平输入	
15	TXIN15	TTL 电平输入	
16	TXIN16	TTL 电平输入	
17	R_FB	可编程闸门选择	
18	TXIN17	TTL 电平输入	1. 封装：采用 56 引脚 TSSOP 封装
19	TXIN18	TTL 电平输入	2. 用途：LVDS 信号接收与发送电路
20	TXIN19	TTL 电平输入	3. 应用领域：高端电视（如用在康佳 LC-TM3008 液晶电视上）
21	GND	地	
22	TXIN20	TTL 电平输入	4. 关键参数：电源电压范围为－0.3～+4V
23	TXIN21	TTL 电平输入	
24	TXIN22	TTL 电平输入	
25	TXIN23	TTL 电平输入	
26	VCC	电源	
27	TXIN24	TTL 电平输入	
28	TXIN25	TTL 电平输入	
29	GND	地	
30	TXIN26	TTL 电平输入	
31	TXCLK IN	TTL 电平时钟输入	
32	$\overline{\text{PWPDWN}}$	TTL 电平输入	
33	PLL GND	PLL 地	
34	PLL VCC	PLL 电源	
35	PLL GND	PLL 地	
36	LVDS GND	LVDS 地	
37	TXOUT3+	LVDS 正差分数据输出	
38	TXOUT−	LVDS 负差分数据输出	
39	TXCLKOUT+	LVDS 正差分时钟输出	
40	TXCLKOUT−	LVDS 负差分时钟输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
41	TXOUT2+	LVDS 正差分数据输出	
42	TXOUT2−	LVDS 负差分数据输出	
43	LVDS GND	LVDS 地	
44	LVDS VCC	LVDS 电源	
45	TXOUT1+	LVDS 正差分数据输出	
46	TXOUT1−	LVDS 负差分数据输出	1. 封装：采用 56 引脚 TSSOP 封装
47	TXOUT0+	LVDS 正差分数据输出	2. 用途：LVDS 信号接收与发送电路
48	TXOUT0−	LVDS 负差分数据输出	3. 应用领域：高端电视（如用在康佳 LC-TM3008 液晶电视上）
49	LVDS GND	LVDS 地	
50	TXIN27	TTL 电平输入	4. 关键参数：电源电压范围为－0.3～+4V
51	TXIN0	TTL 电平输入	
52	TXIN1	TTL 电平输入	
53	GND	地	
54	TXIN2	TTL 电平输入	
55	TXIN3	TTL 电平输入	
56	TXIN4	TTL 电平输入	

（170）DS90C385

引脚号	引脚符号	引 脚 功 能	备　　注
1	VCC	电源	
2	TXIN5	TTL 电平输入	
3	TXIN6	TTL 电平输入	
4	TXIN7	TTL 电平输入	
5	GND	地	
6	TXIN8	TTL 电平输入	
7	TXIN9	TTL 电平输入	
8	TXIN10	TTL 电平输入	
9	VCC	电源	
10	TXIN11	TTL 电平输入	
11	TXIN12	TTL 电平输入	
12	TXIN13	TTL 电平输入	
13	GND	地	
14	TXIN14	TTL 电平输入	
15	TXIN15	TTL 电平输入	
16	TXIN16	TTL 电平输入	
17	R_FB	可编程闸门选择	1. 封装：采用 MTD56 脚封装
18	TXIN17	TTL 电平输入	2. 用途：LVDS 信号转换电路
19	TXIN18	TTL 电平输入	3. 应用领域：TCL 液晶电视、厦华、康佳 LC-TM3008A 等电视上
20	TXIN19	TTL 电平输入	
21	GND	地	4. 关键参数：电源电压为－0.3～4V
22	TXIN20	TTL 电平输入	
23	TXIN21	TTL 电平输入	
24	TXIN22	TTL 电平输入	
25	TXIN23	TTL 电平输入	
26	VCC	电源	
27	TXIN24	TTL 电平输入	
28	TXIN25	TTL 电平输入	
29	GND	地	
30	TXIN26	TTL 电平输入	
31	TXCLK IN	TTL 电平时钟输入	
32	$\overline{\text{PWPDWN}}$	TTL 电平输入	
33	PLL GND	PLL 地	
34	PLL VCC	PLL 电源	
35	PLL GND	PLL 地	
36	LVDS GND	LVDS 地	
37	TXOUT3+	LVDS 正差分数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
38	TXOUT−	LVDS 负差分数据输出	
39	TXCLKOUT+	LVDS 正差分时钟输出	
40	TXCLKOUT−	LVDS 负差分时钟输出	
41	TXOUT2+	LVDS 正差分数据输出	
42	TXOUT2−	LVDS 负差分数据输出	
43	LVDS GND	LVDS 地	
44	LVDS VCC	LVDS 电源	
45	TXOUT1+	LVDS 正差分数据输出	1. 封装：采用 MTD56 脚封装 2. 用途：LVDS 信号转换电路 3. 应用领域：TCL 液晶电视、厦华、康佳 LC-TM3008A 等电视上 4. 关键参数：电源电压为－0.3～4V
46	TXOUT1−	LVDS 负差分数据输出	
47	TXOUT0+	LVDS 正差分数据输出	
48	TXOUT0−	LVDS 负差分数据输出	
49	LVDS GND	LVDS 地	
50	TXIN27	TTL 电平输入	
51	TXIN0	TTL 电平输入	
52	TXIN1	TTL 电平输入	
53	GND	地	
54	TXIN2	TTL 电平输入	
55	TXIN3	TTL 电平输入	
56	TXIN4	TTL 电平输入	

（171）DS90C386

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT22	输出端	该集成电路为 LVDS 信号转换 IC，应用电路见附图 2-145（以应用在夏普 LCD-37GA5 液晶电视上为例）
2	OUT23	输出端	
3	OUT24	输出端	
4	GND	地	
5	OUT25	输出端	
6	OUT26	输出端	
7	OUT27	输出端	
8	LVDSGND	地	
9	RXIN0−	输入端	
10	RXIN0+	输入端	
11	RXIN1−	输入端	
12	RXIN1+	输入端	
13	LVDSVCC	电源	
14	LVDSGND	地	
15	RXIN2−	输入端	
16	RXIN2+	输入端	
17	RXCLKIN−	时钟信号输入	
18	RXCLKIN+	时钟信号输入	
19	RXIN3−	输入端	
20	RXIN3+	输入端	
21	LVDSGND	地	
22	PLLGND	地	
23	PLLVCC	电源	
24	PLLGND	地	
25	PWRDWN	掉电关机	
26	RXCLKOUT	时钟信号输出	
27	OUT0	输出端	
28	GND	地	
29	OUT1	输出端	
30	OUT2	输出端	
31	VCC	电源	
32	OUT3	输出端	
33	OUT4	输出端	
34	OUT5	输出端	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
35	OUT6	输出端	该集成电路为 LVDS 信号转换 IC，应用电路见附图 2-145（以应用在夏普 LCD-37GA5 液晶电视上为例）
36	GND	地	
37	OUT7	输出端	
38	OUT8	输出端	
39	OUT9	输出端	
40	VCC	电源	
41	OUT10	输出端	
42	OUT11	输出端	
43	OUT12	输出端	
44	GND	地	
45	OUT13	输出端	
46	OUT14	输出端	
47	OUT15	输出端	
48	VCC	电源	
49	OUT16	输出端	
50	OUT17	输出端	
51	OUT18	输出端	
52	GND	地	
53	OUT19	输出端	
54	OUT20	输出端	
55	OUT21	输出端	
56	VCC	电源	

（172）DS90C387

引脚号	引脚符号	引 脚 功 能	备　注
1	G11	绿基色信号	该集成电路为双像素 LVDS 传导器用于数字显示接口电路，应用电路见附图 2-146(以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	G10	绿基色信号	
3	R17	红基色信号	
4	R16	红基色信号	
5	R15	红基色信号	
6	R14	红基色信号	
7	R13	红基色信号	
8	R12	红基色信号	
9	R11	红基色信号	
10	R10	红基色信号	
11	CLKIN	TTL 电平时钟输入	
12	PLLVCC	电源	
13	GND	地	
14	PRE	预加重电平选择	
15	PLLSEL	PLL 范围选择	
16	PLLGND	地	
17	PLLGND	地	
18	PLLVCC	电源	
19	PLLGND	地	
20	R_FB	可编程数据选通选择	
21	R_FDE	可编程控制（DE）选通选择	
22	PD	TTL 电平输入	
23	DUAL	三种模式选择（为双像素，或单个像素输入到双像素输出操作）	
24	BAL	模式选择[为 DC 均衡（新）或非 DC 均衡（向后兼容）接口]	
25	LVDSGND	地	
26	CLK2P/NC	正 LVDS 差分时钟输出/空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
27	CLK2N/NC	负 LVDS 差分时钟输出/空脚	
28	A7P	正 LVDS 差分数据输入	
29	A7M	负 LVDS 差分数据输入	
30	LVDSVCC	电源	
31	A6P	正 LVDS 差分数据输入	
32	A6M	负 LVDS 差分数据输入	
33	A5P	正 LVDS 差分数据输入	
34	A5M	负 LVDS 差分数据输入	
35	LVDSGND	地	
36	A4P	正 LVDS 差分数据输入	
37	A4M	负 LVDS 差分数据输入	
38	A3P	正 LVDS 差分数据输入	
39	A3M	负 LVDS 差分数据输入	
40	LVDSVCC	电源	
41	CLK1P	正 LVDS 差分时钟输出	
42	CLK1M	负 LVDS 差分时钟输出	
43	LVDSGND	地	
44	A2P	正 LVDS 差分数据输出	
45	A2M	负 LVDS 差分数据输出	
46	A1P	正 LVDS 差分数据输出	
47	A1M	负 LVDS 差分数据输出	
48	LVDSVCC	电源	
49	A0P	正 LVDS 差分数据输出	
50	A0M	负 LVDS 差分数据输出	
51	LVDSGND	地	该集成电路为双像素 LVDS 传导器用于数字显示接口电路，应用电路见附图 2-146（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
52	GND	地	
53	VCC	电源	
54	HSYNC	行同步信号	
55	VSYNC	场同步信号	
56	DE	数据使能	
57	B27	蓝基色信号	
58	B26	蓝基色信号	
59	B25	蓝基色信号	
60	B24	蓝基色信号	
61	B23	蓝基色信号	
62	B22	蓝基色信号	
63	B21	蓝基色信号	
64	B20	蓝基色信号	
65	G27	绿基色信号	
66	G26	绿基色信号	
67	VCC	电源	
68	GND	地	
69	G25	绿基色信号	
70	G24	绿基色信号	
71	G23	绿基色信号	
72	G22	绿基色信号	
73	G21	绿基色信号	
74	G20	绿基色信号	
75	R27	红基色信号	
76	R26	红基色信号	
77	R25	红基色信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
78	R24	红基色信号	该集成电路为双像素 LVDS 传导器用于数字显示接口电路，应用电路见附图 2-146(以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
79	R23	红基色信号	
80	R22	红基色信号	
81	R21	红基色信号	
82	VCC	电源	
83	GND	地	
84	R20	红基色信号	
85	B17	蓝基色信号	
86	B16	蓝基色信号	
87	B15	蓝基色信号	
88	B14	蓝基色信号	
89	B13	蓝基色信号	
90	B12	蓝基色信号	
91	B11	蓝基色信号	
92	B10	蓝基色信号	
93	G17	绿基色信号	
94	G16	绿基色信号	
95	G15	绿基色信号	
96	G14	绿基色信号	
97	VCC	电源	
98	GND	地	
99	G13	绿基色信号	
100	G12	绿基色信号	

（173）DS90CF383A

引脚号	引 脚 名 称	功　　能
1	VCC	电源
2，3	DRE0～DRE1	数字红基色数据输入
4	DGE0	数字绿基色数据输入
5	GND	地
6，7	DGE1～DGE2	数字绿基色数据输入
8	DBE6	数字蓝基色数据输入
9	VCC	电源
10	DGE7	数字绿基色数据输入
11，12	DGE3～DGE4	数字绿基色数据输入
13	GND	地
14	DGE5	数字绿基色数据输入
15	DBE0	数字蓝基色数据输入
16	DBE7	数字蓝基色数据输入
17	VCC	电源
18	DGE6	数字绿基色数据输入
19，20	DBE1～DBE2	数字蓝基色数据输入
21	GND	地
22～24	DBE3～DBE5	数字蓝基色数据输入
25	NC	未用
26	VCC	电源
27	HSYNC	行同步输入
28	VSYNC	场同步输入
29	GND	地
30	DE	像素显示使能
31	TXCLK IN	像素显示时钟输入
32	$\overline{\text{PWRDWN}}$	LVDS 控制
33	GND	地

（续）

引脚号	引 脚 名 称	功　　能
34	VCC	电源
35	GND	地
36	GND	地
37，38	TXOUT+	LVDS 数据信号输出+
39	TXCLKOUT+	LVDS 时钟信号输出+
40	TXCLKOUT−	LVDS 时钟信号输出−
41，42	TXOUT+	LVDS 数据信号输出+
43	GND	地
44	VCC	电源
45～48	TXOUT−	LVDS 数据信号输出−
49	GND	地
50～52	DRE2～DRE4	数字红基色数据输入
53	GND	地
54～56	DRE5～DRE7	数字红基色数据输入

（174）EDD1216AATA-6B-E

引脚号	引脚符号	引 脚 功 能	备　　注
1	VDD	电源	该集成电路为 12Mbit DDR SDRAM，采用 66 脚 TSOP 封装，内部框图见附图 2-147，应用电路见附图 2-148（以应用在索尼 KDL-S40A12U 液晶电视上为例）
2	DQ0	数据输入与输出	
3	VDDQ	电源	
4	DQ1	数据输入与输出	
5	DQ2	数据输入与输出	
6	VSSQ	地	
7	DQ3	数据输入与输出	
8	DQ4	数据输入与输出	
9	VDDQ	电源	
10	DQ5	数据输入与输出	
11	DQ6	数据输入与输出	
12	VSSQ	地	
13	DQ7	数据输入与输出	
14	NC	空脚	
15	VDDQ	电源	
16	LDQS	数据选通（低字节）	
17	NC	空脚	
18	VDD	电源	
19	NC	空脚	
20	LDM	输入数据掩膜（低字节）	
21	WE	写使能	
22	CAS	列地址选通	
23	RAS	行地址选通	
24	CS	芯片选择	
25	NC	空脚	
26	BA0	栈地址信号	
27	BA1	栈地址信号	
28	A10	地址信号	
29	A0	地址信号	
30	A1	地址信号	
31	A2	地址信号	
32	A3	地址信号	
33	VDD	电源	
34	VSS	地	
35	A4	地址信号	
36	A5	地址信号	
37	A6	地址信号	
38	A7	地址信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
39	A8	地址信号	
40	A9	地址信号	
41	A11	地址信号	
42	A12	地址信号	
43	NC	空脚	
44	CKE	时钟信号使能	
45	CLK	时钟信号	
46	CLK	时钟信号	
47	UDM	数据掩膜（高字节）	
48	VSS	地	
49	VREF	参考电压	
50	NC	空脚	
51	UDQS	数据选通（高字节）	该集成电路为 12Mbit DDR SDRAM，采用 66 脚 TSOP 封装，内部框图见附图 2-147，应用电路见附图 2-148（以应用在索尼 KDL-S40A12U 液晶电视上为例）
52	VSSQ	地	
53	NC	空脚	
54	DQ8	数据输入与输出	
55	VDDQ	电源	
56	DQ9	数据输入与输出	
57	DQ10	数据输入与输出	
58	VSSQ	地	
59	DQ11	数据输入与输出	
60	DQ12	数据输入与输出	
61	VDDQ	电源	
62	DQ13	数据输入与输出	
63	DQ14	数据输入与输出	
64	VSSQ	地	
65	DQ15	数据输入与输出	
66	VSS	地	

（175）EM638165TS-6G

引脚号	引脚符号	引 脚 功 能	备　　注
1	VDD	电源	
2	D0	数据输入与输出	
3	VCCQ	电源	
4	D1	数据输入与输出	
5	D2	数据输入与输出	
6	VSSQ	地	
7	D3	数据输入与输出	
8	D4	数据输入与输出	
9	VCCQ	电源	
10	D5	数据输入与输出	
11	D6	数据输入与输出	该集成电路为 4Mega X 16 同步 DRAM（SDRAM），采用 TSOP 封装，内部结构框图见附图 2-149，应用电路见附图 2-150（以应用在海尔 L32N01 液晶电视上为例）
12	VSSQ	地	
13	D7	数据输入与输出	
14	VDD	电源	
15	LDQM	数据输入与输出掩膜（低字节）	
16	WE	写使能	
17	CAS	列地址选通	
18	RAS	行地址选通	
19	CS	芯片选择	
20	BA0	栈选择	
21	BA1	栈选择	
22	A10	地址输入	
23	A0	地址输入	
24	A1	地址输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
25	A2	地址输入	该集成电路为 4Mega X 16 同步 DRAM（SDRAM），采用 TSOP 封装，内部结构框图见附图 2-149，应用电路见附图 2-150（以应用在海尔 L32N01 液晶电视上为例）
26	A3	地址输入	
27	VDD	电源	
28	VSS	地	
29	A4	地址输入	
30	A5	地址输入	
31	A6	地址输入	
32	A7	地址输入	
33	A8	地址输入	
34	A9	地址输入	
35	A11	地址输入	
36	NC	空脚	
37	CKE	时钟使能	
38	CLK	时钟信号	
39	UDQM	数据输入与输出掩膜（高字节）	
40	NC	空脚	
41	VSS	地	
42	D8	数据输入与输出	
43	VCCQ	电源	
44	D9	数据输入与输出	
45	D10	数据输入与输出	
46	VSSQ	地	
47	D11	数据输入与输出	
48	D12	数据输入与输出	
49	VCCQ	电源	
50	D13	数据输入与输出	
51	D14	数据输入与输出	
52	VSSQ	地	
53	D15	数据输入与输出	
54	VSS	地	

（176）EM6A9160TS-5GM

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD	电源	该集成电路为 8MB×16 DDR 同步 DRAM（SDRAM），采用 66 脚 TSOP 封装，应用在三星 LA46S81B 液晶电视上
2	DQ0	数据输入与输出	
3	VDDQ	电源	
4	DQ1	数据输入与输出	
5	DQ2	数据输入与输出	
6	VSSQ	地	
7	DQ3	数据输入与输出	
8	DQ4	数据输入与输出	
9	VDDQ	电源	
10	DQ5	数据输入与输出	
11	DQ6	数据输入与输出	
12	VSSQ	地	
13	DQ7	数据输入与输出	
14	NC	空脚	
15	VDDQ	电源	
16	LDQS	双向数据选通	
17	NC	空脚	
18	VDD	电源	
19	NC	空脚	
20	LDM	数据输入掩膜	
21	WE	写使能	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
22	CAS	列地址选通	该集成电路为 8MB×16 DDR 同步 DRAM（SDRAM），采用 66 脚 TSOP 封装，应用在三星 LA46S81B 液晶电视上
23	RAS	行地址选通	
24	CS	芯片选择	
25	NC	空脚	
26	BS0	栈选择	
27	BS1	栈选择	
28	A10/AP	地址输入/预自动充电	
29	A0	地址输入	
30	A1	地址输入	
31	A2	地址输入	
32	A3	地址输入	
33	VDD	电源	
34	VSS	地	
35	A4	地址输入	
36	A5	地址输入	
37	A6	地址输入	
38	A7	地址输入	
39	A8	地址输入	
40	A9	地址输入	
41	A11	地址输入	
42	NC	空脚	
43	NC	空脚	
44	CKE	时钟使能	
45	CK	差分时钟	
46	CK	差分时钟	
47	UDM	数据输入掩膜	
48	VSS	地	
49	VREF	参考电压	
50	NC	空脚	
51	UDQS	双向数据选通	
52	VSSQ	地	
53	NC	空脚	
54	DQ8	数据输入与输出	
55	VDDQ	电源	
56	DQ9	数据输入与输出	
57	DQ10	数据输入与输出	
58	VSSQ	地	
59	DQ11	数据输入与输出	
60	DQ12	数据输入与输出	
61	VDDQ	电源	
62	DQ13	数据输入与输出	
63	DQ14	数据输入与输出	
64	VSSQ	地	
65	DQ15	数据输入与输出	
66	VSS	地	

（177）EM6A9320BI-5MGN

序号	引脚号与引脚符号	引 脚 功 能	备 注
1	M11 CK	时钟输入（正）	该集成电路为高速 CMOS 双数据速率同步 DRAM（动态随机存储器），采用 144 球 FBGA 封装，应用电路见附图 2-151
2	M12 CK	时钟输入（负）	
3	N12 CKE	时钟使能	
4	N2 CS	芯片选择	
5	M2 RAS	行地址选通	

（续）

序号	引脚号与引脚符号	引 脚 功 能	备　注
6	L2 CAS	列地址选通	
7	L3 WE	写使能	
8	B2 DQS0	数据输入与输出选通	
9	H13 DQS1	数据输入与输出选通	
10	H2 DQS2	数据输入与输出选通	
11	B13 DQS3	数据输入与输出选通	
12	N4 BA0	栈地址	
13	M5 BA1	栈地址	
14	N5 A0	地址信号输入	
15	N6 A1	地址信号输入	
16	M6 A2	地址信号输入	
17	N7 A3	地址信号输入	
18	N8 A4	地址信号输入	
19	M9 A5	地址信号输入	
20	N9 A6	地址信号输入	
21	N10 A7	地址信号输入	
22	N11 A8/AP	地址信号输入/预自动充电	
23	M8 A9	地址信号输入	
24	L6 A10	地址信号输入	
25	M7 A11	地址信号输入	
26	C4 NC	空脚	
27	C11 NC	空脚	
28	H4 NC	空脚	
29	H11 NC	空脚	
30	L12 NC	空脚	
31	L13 NC	空脚	该集成电路为高速 CMOS 双数据速率同步 DRAM（动态随机存储器），采用 144 球 FBGA 封装，应用电路见附图 2-151
32	M3 NC	空脚	
33	M4 NC	空脚	
34	N3 NC	空脚	
35	L9 RFU1	保留（留作将来使用）	
36	M10 RFU2	保留（留作将来使用）	
37	B3 DM0	数据输入掩膜	
38	H12 DM1	数据输入掩膜	
39	H3 DM2	数据输入掩膜	
40	B12 DM3	数据输入掩膜	
41	B7 DQ0	数据输入与输出	
42	C6 DQ1	数据输入与输出	
43	B6 DQ2	数据输入与输出	
44	B5 DQ3	数据输入与输出	
45	C2 DQ4	数据输入与输出	
46	D3 DQ5	数据输入与输出	
47	D2 DQ6	数据输入与输出	
48	E2 DQ7	数据输入与输出	
49	K13 DQ8	数据输入与输出	
50	K12 DQ9	数据输入与输出	
51	J13 DQ10	数据输入与输出	
52	J12 DQ11	数据输入与输出	
53	G13 DQ12	数据输入与输出	
54	G12 DQ13	数据输入与输出	
55	F13 DQ14	数据输入与输出	
56	F12 DQ15	数据输入与输出	
57	F3 DQ16	数据输入与输出	
58	F2 DQ17	数据输入与输出	
59	G3 DQ18	数据输入与输出	

（续）

序号	引脚号与引脚符号	引 脚 功 能	备 注
60	G2 DQ19	数据输入与输出	
61	J3 DQ20	数据输入与输出	
62	J2 DQ21	数据输入与输出	
63	K2 DQ22	数据输入与输出	
64	K3 DQ23	数据输入与输出	
65	E13 DQ24	数据输入与输出	
66	D13 DQ25	数据输入与输出	
67	D12 DQ26	数据输入与输出	
68	C13 DQ27	数据输入与输出	
69	B10 DQ28	数据输入与输出	
70	B9 DQ29	数据输入与输出	
71	C9 DQ30	数据输入与输出	
72	B8 DQ31	数据输入与输出	
73	D7 VDD	电源	
74	D8 VDD	电源	
75	E4 VDD	电源	
76	E11 VDD	电源	
77	L4 VDD	电源	
78	L7 VDD	电源	
79	L8 VDD	电源	
80	L11 VDD	电源	
81	E5 VSS	地	
82	E7 VSS	地	
83	E8 VSS	地	
84	E10 VSS	地	
85	K6 VSS	地	该集成电路为高速 CMOS 双数据速率同步 DRAM（动态随机存储器），采用 144 球 FBGA 封装，应用电路见附图 2-151
86	K7 VSS	地	
87	K8 VSS	地	
88	K9 VSS	地	
89	L5 VSS	地	
90	L10 VSS	地	
91	F6 VSS_THERMAL	地	
92	F7 VSS_THERMAL	地	
93	F8 VSS_THERMAL	地	
94	F9 VSS_THERMAL	地	
95	G6 VSS_THERMAL	地	
96	G7 VSS_THERMAL	地	
97	G8 VSS_THERMAL	地	
98	G9 VSS_THERMAL	地	
99	H6 VSS_THERMAL	地	
100	H7 VSS_THERMAL	地	
101	H8 VSS_THERMAL	地	
102	H9 VSS_THERMAL	地	
103	J6 VSS_THERMAL	地	
104	J7 VSS_THERMAL	地	
105	J8 VSS_THERMAL	地	
106	J9 VSS_THERMAL	地	
107	N13 VREF	参考电压	
108	M13 MCL	主时钟信号	
109	C3 VDDQ	电源	
110	C5 VDDQ	电源	
111	C7 VDDQ	电源	
112	C8 VDDQ	电源	
113	C10 VDDQ	电源	

（续）

序号	引脚号与引脚符号	引 脚 功 能	备　注
114	C12 VDDQ	电源	该集成电路为高速 CMOS 双数据速率同步 DRAM（动态随机存储器），采用 144 球 FBGA 封装，应用电路见附图 2-151
115	E3 VDDQ	电源	
116	E12 VDDQ	电源	
117	F4 VDDQ	电源	
118	F11 VDDQ	电源	
119	G4VDDQ	电源	
120	G11VDDQ	电源	
121	J4 VDDQ	电源	
122	J11 VDDQ	电源	
123	K4 VDDQ	电源	
124	K11 VDDQ	电源	
125	B4 VSSQ	地	
126	B11 VSSQ	地	
127	D4 VSSQ	地	
128	D5 VSSQ	地	
129	D6 VSSQ	地	
130	D9 VSSQ	地	
131	D10 VSSQ	地	
132	D11 VSSQ	地	
133	E6 VSSQ	地	
134	E9 VSSQ	地	
135	F5 VSSQ	地	
136	F10 VSSQ	地	
137	G5 VSSQ	地	
138	G10 VSSQ	地	
139	H5 VSSQ	地	
140	H10 VSSQ	地	
141	J5 VSSQ	地	
142	J10 VSSQ	地	
143	K5 VSSQ	地	
144	K10 VSSQ	地	

（178）EN25B32

引脚号	引脚符号	引 脚 功 能	备　注
1	CE	片选控制，低电平有效	该集成电路为 32Mbit 串行 FLASH，供电电压为 2.7~3.6V，应用在长虹 LS20 机心、创维 8M69 机心等液晶电视上
2	DO	串行数据输出	
3	WP	硬件写保护，低电平保护	
4	GND	地	
5	DI	串行数据输入	
6	CLK	串行时钟输入	
7	HOLD	低电平时暂时停止与 MCU 之间的通信	
8	VCC	电源（+3.3V）	

（179）EN25F16

引脚号	引脚符号	引 脚 功 能	备　注
1	$\overline{CS}$	芯片使能	该集成电路为 16Mbit 串行闪存，应用在 TCL L32E5300A（MS99 机心）、TCL L43E3390A-3D（MS99 机心）等液晶电视上。见附图 2-152（以应用在 MS99 机心液晶电视上为例）
2	DO	串行数据输出	
3	$\overline{WP}$	写保护	
4	VSS	保持输入	
5	DI	串行数据输入	
6	CLK	串行时钟输入	
7	$\overline{HOLD}$	保持输入	
8	VCC	电源（2.7~3.6V）	

（180）EN25F32-100HIP

引脚号	引脚符号	引 脚 功 能	备 注
1	CS	芯片使能	EN25F32-100HIP 的芯片是 EON 公司生产的串行 FLASH，容量为 32Mbit，供电电压范围为 2.7～3.6V，串行输入输出，有软/硬件的写保护功能。应用电路见附图 2-153（以应用在创维 8M40 机心液晶电视上为例）
2	DO	串行数据输出	
3	$\overline{WP}$	写保护	
4	VSS	地	
5	DI	串行数据输入	
6	CLK	串行时钟输入	
7	$\overline{HOLD}$	保持	
8	VCC	电源	

（181）EN25F40

引脚号	引脚符号	引 脚 功 能	备 注
1	$\overline{CE}$	芯片使能	该集成电路为 4 Mbit 串行闪存，应用电路见附图 2-154（以应用在康佳 LED32MS92C、6M48 机心液晶电视上为例）
2	SO	串行输出	
3	$\overline{WP}$	写保护	
4	VSS	地	
5	SI	串行输入	
6	SCK	串行时钟	
7	$\overline{HOLD}$	保持	
8	VDD	电源	

（182）EN25F80-100

引脚号	引脚符号	引 脚 功 能	备 注
1	$\overline{CE}$	片选	该集成电路为 8 Mbit 串行闪存，应用在海信 TLM37V88P、康佳 LC55TS86N 等液晶电视上。应用电路见附图 2-155（以应用在康佳 LC55TS86N 液晶电视上为例）
2	SO	串行数据输出	
3	$\overline{WP}$	写保护	
4	VSS	地	
5	SI	串行数据输入	
6	SCK	串行时钟	
7	$\overline{HOLD}$	保持	
8	VDD	电源	

（183）EN25Q16A

引脚号	引脚符号	引 脚 功 能	备 注
1	CS	芯片使能	该集成电路为 16Mbit 串行闪存，应用在 TCL L43F3390A-3D（MS99 机心）上
2	DO	串行数据输出	
3	WP	写保护	
4	VSS	地	
5	DI	串行数据输入	
6	CLK	串行时钟输入	
7	NC	空脚	
8	VCC	电源（2.7~3.6V）	

（184）EN25Q32

引脚号	引脚符号	引 脚 功 能	备 注
1	CS	片选控制（低电平有效）	该集成电路为 32Mbit 串行 FLASH，供电电压为 2.7~3.6V 之间，应用在长虹 LS30 机心液晶电视上，内部框图见附图 2-156
2	DO	串行数据输出	
3	$\overline{WP}$	硬件写保护（低电平有效）	
4	GND	地	
5	DI	串行数据输入	
6	CLK	串行数据时钟输入	
7	$\overline{HOLD}$	保持输入（低电平时暂时停止与 MCU 之间的通信）	
8	VCC	电源（+3.3V）	

（185）EPCS16SI8N

引脚号	引脚符号	引 脚 功 能	备　　注
1	NCS	低电平有效的芯片选择输入信号（转换在开始和一个有效的指令结束）	该集成电路为串行配置器件，采用 8 脚 SOIC 封装，应用电路见附图 2-157（以应用在 LG 55LX6500-CA 液晶电视上为例）
2	DATA	串行数据输出	
3	VCC	电源（3.3V）	
4	GND	地	
5	ASDI	AS 数据输入信号（是用来传输串行数据转换为串行配置设备）	
6	DCLK	串行时钟输入（是由 FPGA 提供）	
7	VCC1	电源（3.3V）	
8	VCC2	电源（3.3V）	

（186）EPM240T100C5N

引脚号	引脚符号	引脚功能	电压/V	备　　注
1	I/O	输入与输出端	3.2	该集成电路是由 Altera 公司推出的 CPLD 芯片，采用 100 脚 TQFP 封装。该芯片应用在夏普 LC-42D43U 液晶电视上的掩膜型号是 IXB860WJQZ（IC9101）
2	I/O	输入与输出端	3.2	
3	I/O	输入与输出端	3.2	
4	I/O	输入与输出端	3.2	
5	I/O	输入与输出端	3.2	
6	I/O	输入与输出端	3.2	
7	I/O	输入与输出端	3.2	
8	I/O	输入与输出端	3.2	
9	VCC	电源	3.3	
10	GND	地	0	
11	GND	地	0	
12	CLK0	时钟信号	0.5	
13	VCC	电源	3.3	
14	CLK1	时钟信号	3.2	
15	I/O	输入与输出端	3.3	
16	I/O	输入与输出端	3.2	
17	I/O	输入与输出端	3.2	
18	I/O	输入与输出端	3.2	
19	I/O	输入与输出端	3.2	
20	I/O	输入与输出端	3.2	
21	I/O	输入与输出端	3.2	
22	TMS	测试模式选择	3.2	
23	TDI	测试数据输入	0	
24	TCK	测试时钟	0	
25	TDO	测试数据输出	0	
26	I/O	输入与输出端	0	
27	I/O	输入与输出端	3.1	
28	I/O	输入与输出端	0	
29	I/O	输入与输出端	3.3	
30	I/O	输入与输出端	3.3	
31	VCC	电源	0	
32	GND	地	3.3	
33	I/O	输入与输出端	3.3	
34	I/O	输入与输出端	3.3	
35	I/O	输入与输出端	3.3	
36	I/O	输入与输出端	3.3	
37	I/O	输入与输出端	0	
38	I/O	输入与输出端	3.2	
39	I/O	输入与输出端	0	
40	I/O	输入与输出端	3.2	
41	I/O	输入与输出端	0	
42	I/O	输入与输出端	3.3	
43	I/O	输入与输出端	0	
44	VCC	电源	3.3	

（续）

引脚号	引脚符号	引脚功能	电压/V	备　注
45	GND	地	0	
46	I/O	输入与输出端	3.3	
47	I/O	输入与输出端	3.3	
48	I/O	输入与输出端	3.3	
49	I/O	输入与输出端	3.2	
50	I/O	输入与输出端	0	
51	I/O	输入与输出端	0	
52	I/O	输入与输出端	0	
53	I/O	输入与输出端	0	
54	I/O	输入与输出端	0	
55	I/O	输入与输出端	3.2	
56	I/O	输入与输出端	3.2	
57	I/O	输入与输出端	0	
58	I/O	输入与输出端	3.2	
59	VCC	电源	3.3	
60	GND	地	0	
61	I/O	输入与输出端	0	
62	CLK3	时钟信号	0	
63	VCC	电源	3.3	
64	CLK4	时钟信号	3.3	
65	GND	地	0	
66	I/O	输入与输出端	3.2	
67	I/O	输入与输出端	0	
68	I/O	输入与输出端	0	
69	I/O	输入与输出端	0	
70	I/O	输入与输出端	0	
71	I/O	输入与输出端	0	该集成电路是由 Altera 公司推出的 CPLD 芯片，采用 100 脚 TQFP 封装。该芯片应用在夏普 LC-42D43U 液晶电视上的掩膜型号是 IXB860WJQZ（IC9101）
72	I/O	输入与输出端	3.2	
73	I/O	输入与输出端	0	
74	I/O	输入与输出端	0	
75	I/O	输入与输出端	0	
76	I/O	输入与输出端	0	
77	I/O	输入与输出端	0	
78	I/O	输入与输出端	3.2	
79	GND	地	0	
80	VCC	电源	3.3	
81	I/O	输入与输出端	0	
82	I/O	输入与输出端	3.3	
83	I/O	输入与输出端	0	
84	I/O	输入与输出端	3.3	
85	I/O	输入与输出端	3.3	
86	I/O	输入与输出端	2.0	
87	I/O	输入与输出端	3.2	
88	I/O	输入与输出端	3.2	
89	I/O	输入与输出端	3.2	
90	I/O	输入与输出端	3.2	
91	I/O	输入与输出端	3.2	
92	I/O	输入与输出端	3.2	
93	GND	地	0	
94	VCC	电源	3.3	
95	I/O	输入与输出端	0	
96	I/O	输入与输出端	0	
97	I/O	输入与输出端	0	
98	I/O	输入与输出端	0	
99	I/O	输入与输出端	3.3	
100	I/O	输入与输出端	3.3	

（187）EUP3482

引脚号	引脚符号	引 脚 功 能	备　　注
1	BST	高边栅极驱动升压输入	EUP3482 是一个同步电流模式降压稳压器，应用电路见附图 2-158（以应用在创维 8M40 机心上为例）
2	VCC	输入电源	
3	OUT	功率开关输出	
4	GND	地	
5	FB	输出反馈输入	
6	COMP	环路补偿输入	
7	EN	使能输入	
8	SS	软启动控制输入	

（188）F25L008A

引脚号	引脚符号	引 脚 功 能	备　　注
1	$\overline{CE}$	芯片使能	该集成电路为串行闪存，应用电路见附图 2-159（以应用在 TCL L40E77（MS91A）机心电视上为例）
2	SO	串行数据输出	
3	$\overline{WP}$	写保护	
4	VSS	地	
5	SI	串行数据输入	
6	SK	串行时钟	
7	$\overline{HOLD}$	保持	
8	VDD	电源	

（189）F9222L

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	F9222L 开关电源电路是富士公司生产的厚模开关电源电路，集成有上下两个大功率开关管和控制芯片，工作在半桥谐振状态。应用在创维 32L01SW（8R10 机心）液晶电视（电源板 5800-P32TTU-0100）上，见附图 2-160
2	NC	空脚	
3	NC	空脚	
4	S1	内部集成的开关管的下开关管的源极，也是控制芯片的检测感应脚	
5	NC	空脚	
6	NC	空脚	
7	VCC	电源（16.5~20.5V）	
8	GND	接地	
9	NC	空脚	
10	VREF	参考电压（4.75~5.25V）	
11	COMP	电压反馈（用以保持输出电压的稳定，正常工作时为 4.68V）	
12	CS	软启动（正常工作时为 5.07V）	
13	CB	工作于跳跃周期控制（正常工作时为 3.05V）	
14	CON	时钟控制（正常工作时为 1.44V）	
15	STB	待机模式控制（正常工作时为 5.04V）	
16	VW	电压检测（正常工作时为 3.07V）	
17	NC	空脚	
18	NC	空脚	
19	D1/S2	内部上开关管的源极/下开关管漏极（正常工作时为 157V）	
20	G2	芯片集成的开关管中的上开关管栅极驱动（正常工作时为 155V）	
21	NC	空脚	
22	NC	空脚	
23	D2	上开关管漏极（高压输入，正常工作时为 380~400V）	

（190）FA5501AN

引脚号	引脚符号	引脚功能	电压/V	备　注
1	FB	反馈	2.5	该集成电路为前置变换功率因数校正控制芯片，内部框图见附图 2-161，应用电路见附图 2-162（以应用在索尼 KDL-40V2500 液晶电视上为例）
2	COMP	相位补偿	2.4	
3	MUL	正弦基准波形取样	2.0	
4	IS	过电流检测	0	
5	ZCD	过零检测	3.8	
6	GND	地	0	
7	OUT	PWM 驱动信号输出	0.5~3.3	
8	VCC	电源	14.7	

（191）FA5502M/P

引脚号	引脚符号	引 脚 功 能	备　注
1	IFB	电流误差放大器输出	该集成电路为开关电源控制 IC，内设振荡器、脉宽调制比较器、误差放大电路、驱动输出电路等。典型应用电路见附图 2-163
2	IIN−	电流误差放大器反相输入	
3	VDET	乘法器输入	
4	OVP	过电压保护	
5	VFB	电压误差放大器输出	
6	VIN−	电压误差放大器反相输入	
7	GND	地	
8	OUT	激励脉冲输出	
9	VC	输出电路供电	
10	VCC	控制电路供电	
11	CS	软启动	
12	ON/OFF	开/关	
13	REF	基准电压	
14	SYNC	振荡器同步输入	
15	CT	振荡器定时电容	
16	IDET	电流误差放大器同相输入	

（192）FA5541N

引脚号	引脚符号	引 脚 功 能	备　注
1	ZCD	零电流检测输入	1. 封装：采用 DIP8 与 SOP8 脚封装 2. 用途：FA5541N 是一个准谐振式开关电源控制 IC 3. 应用领域：平板电视 4. 关键参数：VDD 引脚最大额定电压为 30V、工作电压为 12～26V 5. 应用电路见附图 2-164（以应用在飞利浦 32TA2800 液晶电视上为例）
2	FB	反馈输入	
3	CS	电流检测输入	
4	GND	地	
5	OUT	输出	
6	VDD	电源	
7	NC	空脚	
8	HV	高压输入	

（193）FA5571

引脚号	引脚符号	引 脚 功 能	备　注
1	ZCD	零电流检测输入	该集成电路为开关电源控制电路，应用在 TCL C37E320B（电源板板号为 IL32C21）液晶电视上。应用电路见附图 2-165
2	FB	反馈输入	
3	IS	电流采样输入	
4	GND	地	
5	OUT	输出	
6	VCC	电源	
7	NC	空脚	
8	VH	高压启动输入	

（194）FAN6755W

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN	线电压检测	采用 SOP-7 封装，应用在康佳 34008015 二合一电源板上，应用电路见附图 2-166
2	FB	反馈（外部补偿电路的信号被送入该引脚）	
3	CS	电流检测	
4	GND	地	
5	GATE	推挽式单端输出驱动器	
6	VDD	电源	
7	HV	接高压	

（195）FAN7313

引脚号	引脚符号	引 脚 功 能	备　　注
1	OLP1	灯开路保护	该集成电路为背光逆变器驱动电路，应用电路见附图 2-167（以应用在海信 TLM32E29 液晶电视上为例），内部框图见附图 2-168
2	OLP2	灯开路保护	
3	CMP	误差放大输出	
4	FB	误差放大反馈输入	
5	BDIM	脉冲调光输入	
6	ADIM	模拟调光输入	
7	ENA	使能输入	
8	GND	地	
9	OUTL	低边驱动输出	
10	VREF	参考电压	
11	VIN	电源	
12	VB	连接到 VREF 内部	
13	OUTH	高边驱动输出	
14	VS	连接到地	
15	SCP	短路保护	
16	RT	定时电阻	
17	BCT/FT	脉冲调光定时电容/故障信号输出	
18	OLR	灯开路调节	
19	OLP4	灯开路保护	
20	OLP3	灯开路保护	

（196）FAN7529

引脚号	引脚符号	引脚功能	电压/V	备注
1	INV	误差放大器反相输入	2.49	1. 封装：采用 8 脚 DIP 与 SOP 封装 2. 用途：临界导电模式 PFC 控制器 3. 应用领域：适配器、镇流器、液晶电视、CRT 电视、开关电源 4. 关键参数：VCC 引脚电压为 20～22～24V、V_Z（反向击穿电压）为 20～22～24V、$V_{th(start)}$（启动阈值电压）为 11～12～13V、$V_{th(stop)}$（停止阈值电压）为 7.5～8.5～9.5V、UVLO（欠电压检测）滞后电压为 3～3.5～4V 5. 此数据在康佳 LC26ES30 电视上测得 6. 引脚排列及内部框图见附图 2-169
2	COMP	误差放大器跨导输出	1.98	
3	MOT	过电流保护比较输入	2.89	
4	CS	过电流保护比较输入	0	
5	ZCD	零电流检测块输入	3.49	
6	GND	地	0	
7	OUT	门驱动输出	4.69	
8	VCC	电源	13.99	

（197）FAN7530

引脚号	引脚符号	引 脚 功 能	备　　注
1	INV	误差放大器反相输入	该集成电路为 PFC 控制芯片，应用电路见附图 2-170（以应用在海信 TLM32E29 液晶电视上为例），内部框图见附图 2-171
2	MOT	设置内部斜坡	
3	COMP	跨导误差放大器输出	
4	CS	输入过电流保护比较	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
5	ZCD	输入零电流检测	该集成电路为 PFC 控制芯片，应用电路见附图 2-170（以应用在海信 TLM32E29 液晶电视上为例），内部框图见附图 2-171
6	GND	地	
7	OUT	栅极驱动输出	
8	VCC	电源	

（198）FAN7602

引脚号	引脚符号	引 脚 功 能	备 注
1	LUVP	线路欠电压保护	该集成电路为绿色电流模式 PWM 控制器，采用 8 脚 DIP 封装，应用在电视上（如用在海信 TLM26E58、TLM32E29 液晶电视上），其内部框图见附图 2-172、应用电路见附图 2-173（以应用在海信 TLM32E29 液晶电视上为例）
2	LATCH/PLIMIT	锁存保护/功率限制	
3	CS/FB	电流检测/反馈	
4	GND	地	
5	OUT	栅极驱动输出	
6	VCC	电源	
7	NC	空脚	
8	VSTR	启动	

（199）FLI10620H-AA

引脚号	引脚符号	引 脚 功 能	备 注
AH6	CDI0_VALID	测试有效数据位	该集成电路为视频处理芯片，应用电路见附图 2-174（以应用在 LG 42LG6000 液晶电视上为例）
AH7	CDI0_CLK	测试时钟信号	
AJ6	CDI0_SYNC	测试同步信号	
AJ7	CDI0_D0	测试数据信号	
AJ5	CDI0_ERROR	测试误差信号	
W1	OOB_CTX	发射间隙时钟	
W2	OOB_CRX	接收间隙时钟	
W3	OOB_DTX	发射数据	
W6	POD_VS2_MCLKO	电压检测_时钟信号输出	
AD4	POD_DETECT_N	检测信号	
AD5	POD_DIR_N	方向控制	
AE3	POD_A4_CTX	地址_发射间隙时钟	
AF3	POD_A5_ITX	地址_发射器 I 通道	
AF2	POD_A6_ETX	地址_发射器使能	
AG2	POD_A7_QTX	地址_发射器 Q 通道	
AF1	POD_A8_CRX	地址_接收间隙时钟	
AG1	POD_A9_DRX	地址_接收数据	
W5	POD_A14_MCLKO	地址_时钟信号输出	
Y5	POD_BVD2_MOVAL	MPEG 数据输出有效	
Y4	POD_BVD1_MOSTRT	MPEG 同步输出	
AB1	POD_D15_MDO7	数据信号_MPEG 并行 TS 流输出	
AA1	POD_D14_MDO6	数据信号_MPEG 并行 TS 流输出	
Y1	POD_D13_MDO5	数据信号_MPEG 并行 TS 流输出	
AB2	POD_D12_MDO4	数据信号_MPEG 并行 TS 流输出	
AA2	POD_D11_MDO3	数据信号_MPEG 并行 TS 流输出	
Y2	POD_D10_MDO2	数据信号_MPEG 并行 TS 流输出	
AA3	POD_D9_MDO1	数据信号_MPEG 并行 TS 流输出	
Y3	POD_D8_MDO0	数据信号_MPEG 并行 TS 流输出	
V3	POD_WAIT_N	请求等待信号	
V5	POD_CD_1	检测信号	
V4	POD_CD_2	检测信号	
AE4	POD_CE_1	使能信号	
W4	POD_CE_2	使能信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
V2	POD_READY_IRQ_N	就绪信号_中断请求	
V1	POD_RESET	复位信号	
AH5	HOST_READY	就绪信号	
AG6	HOST_BOOT_CS_N	片选信号	
AJ4	HOST_DEV_CS0_N	片选信号	
AF4	HOST_DEV_CS1_N	片选信号	
AE5	HOST_DEV_CS2_N	片选信号	
AG3	HOST_ACK	应答信号	
AF8	POD_OE_HOST_RD	输出使能_读信号	
AJ13	POD_WE_HOST_WR	写使能_写信号	
AD9	HOST_A24	地址信号	
AJ11	HOST_A23	地址信号	
AH13	HOST_A22	地址信号	
AD13	HOST_A21	地址信号	
AE12	HOST_A20	地址信号	
AG13	HOST_A19	地址信号	
AF13	HOST_A18	地址信号	
AE10	HOST_A17	地址信号	
AH11	HOST_A16	地址信号	
AG11	HOST_A15	地址信号	
AF11	HOST_A14	地址信号	
AE11	POD_HOST_A13	地址信号	
AJ12	POD_HOST_A12	地址信号	
AH12	POD_HOST_A11	地址信号	
AG12	POD_HOST_A10	地址信号	该集成电路为视频处理芯片，应用电路见附图 2-174（以应用在 LG 42LG6000 液晶电视上为例）
AF12	HOST_A9	地址信号	
AE13	HOST_A8	地址信号	
AJ14	HOST_A7	地址信号	
AH14	POD_IORD_HOST_A6	I/O 读信号_地址信号	
AG14	POD_IOWR_HOST_A5	I/O 写信号_地址信号	
AF14	POD_REG_HOST_A4	REG 信号_地址信号	
AE14	POD_HOST_A3	地址信号	
AG15	POD_HOST_A2	地址信号	
AH15	POD_HOST_A1	地址信号	
AJ15	POD_HOST_A0	地址信号	
AF10	HOST_D15	数据信号	
AH10	HOST_D14	数据信号	
AE9	HOST_D13	数据信号	
AG9	HOST_D12	数据信号	
AJ9	HOST_D11	数据信号	
AE8	HOST_D10	数据信号	
AH8	HOST_D9	数据信号	
AF7	HOST_D8	数据信号	
AG10	POD_HOST_D7	数据信号	
AJ10	POD_HOST_D6	数据信号	
AF9	POD_HOST_D5	数据信号	
AH9	POD_HOST_D4	数据信号	
AE7	POD_HOST_D3	数据信号	
AG8	POD_HOST_D2	数据信号	
AJ8	POD_HOST_D1	数据信号	
AG7	POD_HOST_D0	数据信号	

（200）FLI2300、FLI2310

引脚号	引脚符号	引 脚 功 能	备　注
1	HSYNC1_PORT1	行同步	
2	VSYNC1_PORT1	场同步	
3	FIELD ID1_PORT1	奇/偶场标志	
4	IN_CLK1_PORT1	输入_时钟	
5	HSYNC2_PORT1	行同步	
6	VSYNC2_PORT1	场同步	
7	FIELD ID2_PORT1	奇/偶场标志	
8	VDD1（3.3V）	电源	
9	VSS IO	地	
10	IN_CLK2_PORT1	输入_时钟	
11	PORT1_A0	信号端口	
12	PORT1_A1	信号端口	
13	PORT1_A2	信号端口	
14	PORT1_A3	信号端口	
15	PORT1_A4	信号端口	
16	VDDCORE1	电源	
17	VSS CORE	地	
18	PORT1_A5	信号端口	
19	PORT1_A6	信号端口	
20	PORT1_A7	信号端口	该 IC 为数字视频格式转换器，采用 QFP-208 脚。 FLI2300 应用在 6P30 机心电视、海尔 L42V6-A8D 液晶电视、TCL LCD3026H 液晶电视等电视上。 FLI2310 应用在海信 TLM3766、TLM4277、TLM4077、TLM3777、TLM3788 等电视上 应用电路见附图 2-175（现以 FLI2310 应用在海信 TLM4077 液晶电视为例）
21	PORT1_B0	信号端口	
22	PORT1_B1	信号端口	
23	PORT1_B2	信号端口	
24	PORT1_B3	信号端口	
25	PORT1_B4	信号端口	
26	PORT1_B5	信号端口	
27	PORT1_B6	信号端口	
28	PORT1_B7	信号端口	
29	PORT1_C0	信号端口	
30	VDD2（3.3V）	电源	
31	VSS IO	地	
32	PORT1_C1	信号端口	
33	PORT1_C2	信号端口	
34	PORT1_C3	信号端口	
35	PORT1_C4	信号端口	
36	VDD CORE2（1.8V）	电源	
37	VSS CORE	地	
38	PORT1_C5	信号端口	
39	PORT1_C6	信号端口	
40	PORT1_C7	信号端口	
41	IN_SEL	输入_选择	
42	FILM SYNC_IN	同步输入	
43	DEV_ADDR1	器件地址设定 1	
44	DEV_ADDR0	器件地址设定 0	
45	SCLK	串行时钟	
46	SDATA	串行数据	
47	$\overline{\text{RESET_N}}$	复位	
48	VDD3（3.3V）	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
49	VSS IO	地	
50	SDRAM DATA0	SDRAM 数据总线	
51	SDRAM DATA1	SDRAM 数据总线	
52	SDRAM DATA2	SDRAM 数据总线	
53	SDRAM DATA 3	SDRAM 数据总线	
54	SDRAM DATA4	SDRAM 数据总线	
55	SDRAM DATA5	SDRAM 数据总线	
56	SDRAM DATA6	SDRAM 数据总线	
57	SDRAM DATA7	SDRAM 数据总线	
58	SDRAM DATA8	SDRAM 数据总线	
59	SDRAM DATA9	SDRAM 数据总线	
60	SDRAM DATA10	SDRAM 数据总线	
61	SDRAM DATA11	SDRAM 数据总线	
62	VDD4（3.3V）	电源	
63	VSS IO	地	
64	SDRAM DATA12	SDRAM 数据总线	
65	SDRAM DATA13	SDRAM 数据总线	
66	SDRAM DATA14	SDRAM 数据总线	
67	SDRAM DATA15	SDRAM 数据总线	
68	VDD CORE3（1.8V）	电源	
69	VSS CORE	地	该 IC 为数字视频格式转换器，采用 QFP-208 脚。 FLI2300 应用在 6P30 机心电视、海尔 L42V6-A8D 液晶电视、TCL LCD3026H 液晶电视等电视上。 FLI2310 应用在海信 TLM3766、TLM4277、TLM4077、TLM3777、TLM3788 等电视上 应用电路见附图 2-175（现以 FLI2310 应用在海信 TLM4077 液晶电视为例）
70	SDRAM DATA16	SDRAM 数据总线	
71	SDRAM DATA17	SDRAM 数据总线	
72	SDRAM DATA18	SDRAM 数据总线	
73	SDRAM DATA19	SDRAM 数据总线	
74	SDRAM DATA20	SDRAM 数据总线	
75	SDRAM DATA21	SDRAM 数据总线	
76	SDRAM DATA22	SDRAM 数据总线	
77	SDRAM DATA23	SDRAM 数据总线	
78	SDRAM DATA24	SDRAM 数据总线	
79	SDRAM DATA25	SDRAM 数据总线	
80	VDD CORE（1.8V）	电源	
81	VSS CORE	地	
82	SDRAM DATA26	SDRAM 数据总线	
83	SDRAM DATA27	SDRAM 数据总线	
84	SDRAM DATA28	SDRAM 数据总线	
85	SDRAM DATA29	SDRAM 数据总线	
86	SDRAM DATA30	SDRAM 数据总线	
87	SDRAM DATA31	SDRAM 数据总线	
88	VDD5（3.3V）	电源	
89	VSS IO	地	
90	TEST IN	测试输入	
91	SDRAM ADDR 10	SDRAM 地址总线	
92	SDRAM ADDR9	SDRAM 地址总线	
93	SDRAM ADDR8	SDRAM 地址总线	
94	SDRAM ADDR7	SDRAM 地址总线	
95	SDRAM ADDR6	SDRAM 地址总线	
96	VDD CORE5（1.8V）	电源	
97	VSS CORE	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
98	SDRAM ADDR5	SDRAM 地址总线	
99	SDRAM ADDR4	SDRAM 地址总线	
100	SDRAM ADDR3	SDRAM 地址总线	
101	SDRAM ADDR2	SDRAM 地址总线	
102	SDRAM ADDR1	SDRAM 地址总线	
103	SDRAM ADDR0	SDRAM 地址总线	
104	WEN	写使能	
105	RASN	地址行选择	
106	CASN	地址列选择	
107	BA1	SDRAM BANK 选择 1	
108	BA0	SDRAM BANK 选择 0	
109	CSN	片选信号	
110	DQM	SDRAM 输入/输出使能信号	
111	SDRAM CLKOUT	时钟输出	
112	VDD6（3.3V）	电源	
113	VSS IO	地	
114	SDRAM CLKIN	时钟输入	
115	TEST3	测试	
116	TEST OUT0	测试输出	
117	TEST OUT1	测试输出	该 IC 为数字视频格式转换器，采用 QFP-208 脚。 FLI2300 应用在 6P30 机心电视、海尔 L42V6-A8D 液晶电视、TCL LCD3026H 液晶电视等电视上。 FLI2310 应用在海信 TLM3766、TLM4277、TLM4077、TLM3777、TLM3788 等电视上 应用电路见附图 2-175（现以 FLI2310 应用在海信 TLM4077 液晶电视为例）
118	CTLOUT0	CTL 输出端	
119	CTLOUT1	CTL 输出端	
120	CTLOUT2	CTL 输出端	
121	CTLOUT3	CTL 输出端	
122	CTLOUT4	CTL 输出端	
123	VDD CORE6（1.8V）	电源	
124	VSS CORE	地	
125	CLK OUT	时钟输出	
126	VID_OUT 16	VID 输出	
127	VID_OUT17	VID 输出	
128	VDD7（3.3V）	电源	
129	VSS IO	地	
130	VID_OUT18	VID 输出	
131	VID_OUT19	VID 输出	
132	VID_OUT20	VID 输出	
133	VID_OUT21	VID 输出	
134	VID_OUT22	VID 输出	
135	VID_OUT23	VID 输出	
136	VID_OUT8	VID 输出	
137	VID_OUT9	VID 输出	
138	VDD CORE7（1.8V）	电源	
139	VSS CORE	地	
140	VID_OUT10	VID 输出	
141	VID_OUT11	VID 输出	
142	VID_OUT12	VID 输出	
143	VID_OUT13	VID 输出	
144	VID_OUT14	VID 输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
145	VID_OUT15	VID 输出	
146	VDD8（3.3V）	电源	
147	VSS IO	地	
148	VID_OUT0	VID 输出	
149	VID_OUT1	VID 输出	
150	VID_OUT2	VID 输出	
151	VID_OUT3	VID 输出	
152	VID_OUT4	VID 输出	
153	VID_OUT5	VID 输出	
154	VID_OUT6	VID 输出	
155	VID_OUT7	VID 输出	
156	OE	数字视频输出使能	
157	PLL_PVDD（1.8V）	电源	
158	PLL_PVSS	地	
159	AVSS_PLL_BE1	地	
160	AVDD_PLL_BE1（1.8V）	电源	
161	AVDD_PLL_BE2（1.8V）	电源	
162	AVSS_PLL_BE2	地	
163	AVSS_PLL_SDI	地	该 IC 为数字视频格式转换器，采用 QFP-208 脚。 FLI2300 应用在 6P30 机心电视、海尔 L42V6-A8D 液晶电视、TCL LCD3026H 液晶电视等电视上。 FLI2310 应用在海信 TLM3766、TLM4277、TLM4077、TLM3777、TLM3788 等电视上 应用电路见附图 2-175（现以 FLI2310 应用在海信 TLM4077 液晶电视为例）
164	AVDD_PLL_SDI（1.8V）	电源	
165	AVDD_PLL_FE（1.8V）	电源	
166	AVSS_PLL_FE	地	
167	DAC_PVSS	地	
168	DAC_VDD（1.8V）	电源	
169	DAC_VSS	地	
170	DAC_BOUT	模拟 B 输出	
171	DAC AVDDB（3.3V）	电源	
172	DAC_AVSSB	地	
173	DAC_GOUT	模拟 G 输出	
174	DAC_AVDDG（3.3V）	电源	
175	DAC_AVSSG	地	
176	DAC_ROUT	模拟 R 输出	
177	DAC_AVDDR（3.3V）	电源	
178	DAC_AVSSR	地	
179	DAC_COMP	DAC 视频补偿	
180	DAC_RSET	DAC 复位	
181	DAC_VREF OUT	DAC 参考电压输出	
182	DAC_VREF IN	DAC 参考电压输入	
183	DAC_AVDD（3.3V）	电源	
184	DAC_AVSS	地	
185	DAC_GR_AVSS	地	
186	DAC_GR_AVDD（3.3V）	电源	
187	DAC_PVDD（3.3V）	电源	
188	TEST0	测试端	
189	TEST1	测试端	
190	TEST2	测试端	
191	XTAL IN	晶体振荡器输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
192	XTAL OUT	晶体振荡器输出	该 IC 为数字视频格式转换器，采用 QFP-208 脚。 FLI2300 应用在 6P30 机心电视、海尔 L42V6-A8D 液晶电视、TCL LCD3026H 液晶电视等电视上。 FLI2310 应用在海信 TLM3766、TLM4277、TLM4077、TLM3777、TLM3788 等电视上 应用电路见附图 2-175（现以 FLI2310 应用在海信 TLM4077 液晶电视为例）
193	VDD9（3.3V）	电源	
194	VSS IO	地	
195	IN_CLK_PORT2	输入_时钟	
196	PORT2_0	信号端口	
197	VDD CORE8（1.8V）	电源	
198	VSS CORE	地	
199	PORT2_1	信号端口	
200	PORT2_2	信号端口	
201	PORT2_3	信号端口	
202	PORT2_4	信号端口	
203	PORT2_5	信号端口	
204	PORT2_6	信号端口	
205	PORT2_7	信号端口	
206	FILDID_PORT2	奇/偶场标志	
207	VSYNC_PORT2	场同步	
208	HSYNC_PORT2	行同步	

（201）FLI8532

引脚号	引脚符号	引 脚 功 能	备　　注
A1	SCAN_EN	扫描使能	1. 封装：采用 416PBGA 封装 2. 用途：数字视频解码及其信号处理电路 3. 应用领域：液晶电视、等离子电视、背投、DVD RW 和 PVR。内部结构框图见附图 2-176
A16	FSDATA19	数据输入与输出	
A17	FSDQS2	调整数据选通	
A18	FSDATA21	数据输入与输出	
A19	FSDATA23	数据输入与输出	
A2	MSTR1_SDA	二线串行传输总线数据	
A20	FSDATA25	数据输入与输出	
A21	FSDATA27	数据输入与输出	
A22	FSDQS3	调整数据选通	
A23	FSDATA29	数据输入与输出	
A24	FSDATA31	数据输入与输出	
A25	RPLL_AGND	RPLLL 模拟电路地	
A26	RPLL_AGND	RPLLL 模拟电路地	
A3	MSTR1_SCL	二线串行传输总线时钟	
A4	FSDATA1	数据输入与输出	
A5	FSDATA3	数据输入与输出	
A6	FSDQM0	数据输出屏	
A7	FSDATA5	数据输入与输出	
A8	FSDATA7	数据输入与输出	
A9	FSDATA9	数据输入与输出	
AA1	ADC_+TEST	空脚（未用）	
AA2	D_GND_ADC	ADC 数字地	
AA23	MSTR0_SDA	二线串行传输总线数据	
AA24	MSTR0_SCL	二线串行传输总线时钟	
AA25	VAG0_SDA	二线串行传输总线数据	
AA26	VAG0_SCL	二线串行传输总线时钟	
AA3	D_GND_ADC	ADC 数字地	
AA4	D_GND_ADC	ADC 数字地	
AB1	A1P	模拟信号输入 A 通道 1	
AB2	SV1P	通道 1 模拟同步信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
AB23	IO_3.3	输入/输出端口 3.3V 电源	
AB24	IR0	中断请求	
AB25	MSTR2_SDA	二线串行传输总线数据	
AB26	MSTR2_SCL	二线串行传输总线时钟	
AB3	ADC_AGND	模拟信号接收前端电源地	
AB4	ADC_1.8	ADC 电源	
AC1	C1P	模拟信号输入 C 通道 1	
AC10	LBADC_IN4	模拟信号输入通道 4	
AC11	LBADC_GND	低带宽 ADC 模拟信号电源地	
AC12	AVS_IN_DATA/JTAG_TDI	音频/视频同步信号输入数据	
AC13	EXT_OSD_HS	外部 OSD 行同步信号	
AC14	IO_3.3	输入/输出端口 3.3V 电源	
AC15	OCMADDR18	地址总线数据	
AC16	IO_3.3	输入/输出端口 3.3V 电源	
AC17	OCMADDR11	地址总线数据	
AC18	IO_3.3	输入/输出端口 3.3V 电源	
AC19	OCMADDR4	地址总线数据	
AC2	B1P	模拟信号输入 B 通道 1	
AC20	IO_3.3	3.3V 数字电源	
AC21	OCMDATA13	地址总线数据	
AC22	IO_3.3	输入/输出端口 3.3V 电源	
AC23	OCMDATA6	地址总线数据	
AC24	OCM_CS2	片选信号	1. 封装：采用 416PBGA 封装 2. 用途：数字视频解码及其信号处理电路 3. 应用领域：液晶电视、等离子电视、背投、DVD RW 和 PVR。内部结构框图见附图 2-176
AC25	OCM_RE	读允许控制信号输出	
AC26	OCM_WE	写允许控制信号输出	
AC3	ADC_AGND	模拟信号接收前端电源地	
AC4	ADC_1.8	ADC 电源	
AC5	ADC_1.8	ADC 电源	
AC6	ADC_AGND	模拟信号接收前端电源地	
AC7	VOUT2	模拟视频信号输出	
AC8	ADC_AGND	模拟信号接收前端电源地	
AC9	LBADC－33	低带度 ADC 模拟信号电源	
AD1	AN	模拟信号负极性输入 A 通道 4	
AD10	LBADC_IN3	模拟信号输入通道 3	
AD11	GND	模拟信号输入地	
AD12	AVS_IN_WS/JTAG_MODE	音频/视频同步信号输入字选择/JTAG 模式	
AD13	EXT_OSD_VS	外部 OSD 场同步信号	
AD14	AVS_OUT_DATA	音频/视频同步信号输出数据	
AD15	OCMADDR19	地址总线数据	
AD16	OCMADDR15	地址总线数据	
AD17	OCMADDR12	地址总线数据	
AD18	OCMADDR8	地址总线数据	
AD19	OCMADDR5	地址总线数据	
AD2	ADC_AGND	模拟信号接收前端电源地	
AD20	OCMADDR1	地址总线数据	
AD21	OCMDATA14	地址总线数据	
AD22	OCMDATA10	地址总线数据	
AD23	OCMDATA7	地址总线数据	
AD24	ROM_CS	片选信号输出	
AD25	OCM_CS0	片选信号	
AD26	OCM_CS1	片选信号	
AD3	ADC_3.3	模拟信号接收前端工作模拟电压	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
AD4	ADCA_3.3	模拟信号接收前端工作模拟电压	
AD5	ADCB_3.3	模拟信号接收前端工作模拟电压	
AD6	ADCC_3.3	模拟信号接收前端工作模拟电压	
AD7	ADCSC_3.3	模拟信号接收前端工作模拟电压	
AD8	ADC_AGND	模拟信号接收前端电源地	
AD9	RESET	硬件复位	
AE1	SV2P	通道 2 模拟同步信号输入	
AE10	LBADC_IN2	模拟信号输入通道 2	
AE11	LBADC_IN6	模拟信号输入通道 6	
AE12	AIP_RAW_VS	模拟信号接收前端场同步信号输入	
AE13	AVS_OUT_SCL/JTAG_TDO	音频/视频同步信号输出/JTAG 数据	
AE14	AVS_OUT_WS/JTAG_RESET	音频/视频同步信号输出字选择/JTAG 复位	
AE15	OCMADDR20	地址总线数据	
AE16	OCMADDR16	地址总线数据	
AE17	OCMADDR13	地址总线数据	
AE18	OCMADDR9	地址总线数据	
AE19	OCMADDR6	地址总线数据	
AE2	B2P	模拟信号输入 B 通道 2	
AE20	OCMADDR2	地址总线数据	
AE21	OCMDATA15	地址总线数据	
AE22	OCMDATA11	地址总线数据	
AE23	OCMDATA8	地址总线数据	1. 封装：采用 416PBGA 封装 2. 用途：数字视频解码及其信号处理电路 3. 应用领域：液晶电视、等离子电视、背投、DVD RW 和 PVR。内部结构框图见附图 2-176
AE24	OCMDATA2	地址总线数据	
AE25	OCMDATA1	地址总线数据	
AE26	OCMDATA0	地址总线数据	
AE3	ADC_AGND	模拟信号接收前端电源地	
AE4	SV3P	通道 3 模拟同步信号输入	
AE5	B3P	模拟信号输入 B 通道 3	
AE6	ADC_AGND	模拟信号接收前端电源地	
AE7	SV4P	模拟同步信号输入通道 4	
AE8	B4P	模拟信号输入 B 通道 4	
AE9	ADC_AGND	模拟信号接收前端电源地	
AF1	A2P	通道 2 模拟同步信号输入	
AF10	LBADC_IN1	模拟信号输入通道 1	
AF11	LBADC_IN5	模拟信号输入通道 5	
AF12	AIP_RAW_HS_CS	模拟信号接收前端行同步/色同步信号输入	
AF13	EX_OSD_CLK	外部 OSD 时钟	
AF14	AVS_IN_SCL/JTAG_CLK	音频/视频同步信号输入时钟	
AF15	OCMADDR21	地址总线数据	
AF16	OCMADDR17	地址总线数据	
AF17	OCMADDR14	地址总线数据	
AF18	OCMADDR10	地址总线数据	
AF19	OCMADDR7	地址总线数据	
AF2	C2P	模拟信号输入 C 通道 2	
AF20	OCMADDR3	地址总线数据	
AF21	OCMADDR0	地址总线数据	
AF22	OCMDATA12	地址总线数据	
AF23	OCMDATA9	地址总线数据	
AF24	OCMDATA5	地址总线数据	
AF25	OCMDATA4	地址总线数据	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AF26	OCMDATA3	地址总线数据	
AF3	BN	音频/视频同步信号输出时钟	
AF4	A3P	模拟同步信号输入通道 3	
AF5	C3P	模拟信号输入 C 通道 3	
AF6	CN	模拟信号负极性输入 C 通道 4	
AF7	A4P	模拟同步信号输入通道 4	
AF8	C4P	模拟信号正极性输入 C 通道 4	
AF9	SVN	模拟信号负极性同步信号通道 4	
B1	BDATA0/DOBLU0	数字通道 B 数据	
B10	FSDATA10	数据输入与输出	
B11	FSDQS1	调整数据选通	
B12	FSDATA12	数据输入与输出	
B13	FSDATA14	数据输入与输出	
B14	VSSA18_DLL	DLL 模拟电源地	
B15	FSDATA16	数据输入与输出	
B16	FSDATA18	数据输入与输出	
B17	FSDQM2	数据输出屏	
B18	FSDATA20	数据输入与输出	
B19	FSDATA22	数据输入与输出	
B2	OCM_UDO_1	OCM 异部通信数据 0、1 输出	
B20	FSDATA24	数据输入与输出	
B21	FSDATA26	数据输入与输出	
B22	FSDQM3	数据输出屏	
B23	FSDATA28	数据输入与输出	1. 封装：采用 416PBGA 封装 2. 用途：数字视频解码及其信号处理电路 3. 应用领域：液晶电视、等离子电视、背投、DVD RW 和 PVR。内部结构框图见附图 2-176
B24	FSDATA30	数据输入与输出	
B25	RPLL_DGND	RPLL 数字电路地	
B26	XTAL	晶体振荡器	
B3	OCM_UDI_1	OCM 异部通信数据 0、1 输入	
B4	FSDATA0	数据输入与输出	
B5	FSDATA2	数据输入与输出	
B6	FSDQS0	调整数据选通	
B7	FSDATA4	数据输入与输出	
B8	FSDATA6	数据输入与输出	
B9	FSDATA8	数据输入与输出	
C1	BDATA3/DOBLU3	数字通道 B 数据	
C10	FSADDR5	行/列地址输出	
C11	FSADDR12	行/列地址输出	
C12	FSADDR9	行/列地址输出	
C13	FSADDR4	行/列地址输出	
C14	FSADDR11	行/列地址输出	
C15	FSADDR3	行/列地址输出	
C16	FSADDR2	行/列地址输出	
C17	FSADDR1	行/列地址输出	
C18	FSADDR0	行/列地址输出	
C19	FSVREF	参考电压输入	
C2	BDATA2/DOBLU2	数字通道 B 数据	
C20	FSBKSEL1	存储器区选择	
C21	FSBKSEL0	存储器区选择	
C22	FSCS1	片选信号	
C23	FSWE	写允许控制输出	
C24	FSRAS	行地址选通输出	
C25	RPLL_1.8	电源	
C26	TCLK	时钟振荡器	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
C3	BDATA1/DOBLU1	数字通道 B 数据	
C4	FSCKE	时钟允许控制输出	
C5	FSCLKn	帧存储时钟信号输出	
C6	FSADDR8	行/列地址输出	
C7	FSADDR7	行/列地址输出	
C8	FSADDR6	行/列地址输出	
C9	FSVREF	参考电压	
D1	BDATA6/DOBLU6	数字通道 B 数据	
D10	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D11	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D12	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D13	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D14	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D15	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D16	FSADDR10	行/列地址输出	
D17	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D18	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D19	FSVREFVSS	参考电压	
D2	BDATA5/DOBLU5	数字通道 B 数据	
D20	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D21	FSCS0	片选信号	
D22	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D23	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	1. 封装：采用 416PBGA 封装 2. 用途：数字视频解码及其信号处理电路 3. 应用领域：液晶电视、等离子电视、背投、DVD RW 和 PVR。内部结构框图见附图 2-176
D24	FSCAS	列地址选通输出	
D25	OBUFC_CLK	帧存储器时钟信号输出	
D26	RPLL_33	电源	
D3	BDATA4/DOBLU4	数字通道 B 数据	
D4	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D5	FSCLKp	帧存储时钟信号输出	
D6	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D7	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D8	FS_2.5	DDRSSTL2 端口电路电源 2.5V 输入	
D9	FSVREFVSS	地	
E1	BDATA9/DOGRN1	数字通道 B 数据	
E2	BDATA8/DOGRN0	数字通道 B 数据	
E23	CH0O+/ERED6	LVDS 输出信号端子	
E24	CH0O－/ERED7	LVDS 输出信号端子	
E25	LVDS_GND	LVDS 电路地	
E26	LVDS_3.3	LVDS 电源	
E3	BDATA7/DOBLU7	数字通道 B 数据	
E4	IO_3.3	输入/输出端口 3.3V 电源	
F1	BDATA12/DOGRN4	数字通道 B 数据	
F2	BDATA11/DOGRN3	数字通道 B 数据	
F23	CH2O+/ERED3	LVDS 输出信号端子	
F24	CH2O－/ERED2	LVDS 输出信号端子	
F25	CH1O+/ERED4	LVDS 输出信号端子	
F26	CH1O－/ERED5	LVDS 输出信号端子	
F3	BDATA10/DOGRN2	数字通道 B 数据	
F4	IO_3.3	输入/输出端口 3.3V 电源	
G1	BDATA15/DOGRN7	数字通道 B 数据	
G2	BDATA14/DOGRN6	数字通道 B 数据	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
G23	CH3O+/EGRN6	LVDS 输出信号端子	
G24	CH3O－/EGRN7	LVDS 输出信号端子	
G25	CKO－/ERED1	LVDS 输出信号端子	
G26	CKO+/ERED0	LVDS 输出信号端子	
G3	BDATA13/DOGRN5	数字通道 B 数据	
G4	IO_3.3	输入/输出端口 3.3V 电源	
H1	BDATA18/DORED2	数字通道 B 数据	
H2	BDATA17/DORED1	数字通道 B 数据	
H23	LVDS_PLL_GND	LVDS PLL 模拟工作地	
H24	LVDS_PLL_3.3	LVDS PLL 电源	
H25	LVDS_GND	LVDS　模拟工作地	
H26	LVDS_3.3	LVDS 电源	
H3	BDATA16/DORED0	数字通道 B 数据	
H4	IO_3.3	输入/输出端口 3.3V 电源	
J1	BDATA21/DORED5	数字通道 B 数据	
J2	BDATA20/DORED4	数字通道 B 数据	
J23	CH0E+/EGRN4	LVDS 输出信号端子	
J24	CH0E－/EGRN5	LVDS 输出信号端子	
J25	LVDS_GND	LVDS 电路地	
J26	LVDS_3.3	LVDS 电源	
J3	BDATA19/DORED3	数字通道 B 数据	
J4	IO_3.3	输入/输出端口 3.3V 电源	
K1	BHREF_DE	参考信号	1. 封装：采用 416PBGA 封装 2. 用途：数字视频解码及其信号处理电路 3. 应用领域：液晶电视、等离子电视、背投、DVD RW 和 PVR。内部结构框图见附图 2-176
K10	CORE_1.8	内核电路 1.8V 供电电源	
K11	CORE_1.8	内核电路 1.8V 供电电源	
K12	D_GND	数字电路内核电源接地	
K13	D_GND	数字电路内核电源接地	
K14	D_GND	数字电路内核电源接地	
K15	D_GND	数字电路内核电源接地	
K16	CORE_1.8	内核电路 1.8V 供电电源	
K17	CORE_1.8	内核电路 1.8V 供电电源	
K2	BDATA23/DORED7	数字通道 B 数据	
K23	CH2E+/EGRN1	LVDS 输出信号端子	
K24	CH2E－/EGRN0	LVDS 输出信号端子	
K25	CH1E+/EGRN2	LVDS 输出信号端子	
K26	CH1E－/EGRN3	LVDS 输出信号端子	
K3	BDATA22/DORED6	数字通道 B 数据	
K4	IO_3.3	输入/输出端口 3.3V 电源	
L1	IPCLK3	数字时钟输入接口	
L10	D_GND	内核电路 1.8V 供电电源地	
L11	CORE_1.8	内核电路 1.8V 供电电源	
L12	D_GND	内核电路 1.8V 供电电源地	
L13	D_GND	内核电路 1.8V 供电电源地	
L14	D_GND	内核电路 1.8V 供电电源地	
L15	D_GND	内核电路 1.8V 供电电源地	
L16	CORE_1.8	内核电路 1.8V 供电电源	
L17	D_GND	内核电路 1.8V 供电电源地	
L2	BVS	B 通道场同步信号	
L23	CH3E+/EBLU4	LVDS 输出信号端子	
L24	CH3E－/EBLU5	LVDS 输出信号端子	
L25	CKE+/EBLU6	LVDS 输出信号端子	
L26	CKE－/EBLU7	LVDS 输出信号端子	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
L3	BHS	B 通道行同步信号	
L4	IO_3.3	输入/输出端口 3.3V 电源	
M1	DIP_CLEAN_HS_OUT	数字输入端口/行同步信号输出	
M10	D_GND	内核电路 1.8V 供电电源地	
M11	D_GND	内核电路 1.8V 供电电源地	
M12	D_GND	内核电路 1.8V 供电电源地	
M13	D_GND	内核电路 1.8V 供电电源地	
M14	D_GND	内核电路 1.8V 供电电源地	
M15	D_GND	内核电路 1.8V 供电电源地	
M16	D_GND	内核电路 1.8V 供电电源地	
M17	D_GND	内核电路 1.8V 供电电源地	
M2	DIP_EXT_CLAMP	数字输入端口/钳位信号输出	
M23	IO_3.3	输入/输出端口 3.3V 电源	
M24	VCO_LV	压控振荡器	
M25	LVDS_GND	LVDS 电路地	
M26	LVDS_3.3	LVDS 电源	
M3	DIP_EXT_COAST	数字输入端口/齿波信号输出	
M4	IPCLK2	数字时钟输入接口	
N1	IPCLK0	数字时钟输入接口	
N10	D_GND	内核电路 1.8V 供电电源地	
N11	D_GND	内核电路 1.8V 供电电源地	
N12	D_GND	内核电路 1.8V 供电电源地	
N13	D_GND	内核电路 1.8V 供电电源地	
N14	D_GND	内核电路 1.8V 供电电源地	1. 封装：采用 416PBGA 封装 2. 用途：数字视频解码及其信号处理电路 3. 应用领域：液晶电视、等离子电视、背投、DVD RW 和 PVR。内部结构框图见附图 2-176
N15	D_GND	内核电路 1.8V 供电电源地	
N16	D_GND	内核电路 1.8V 供电电源地	
N17	D_GND	内核电路 1.8V 供电电源地	
N2	DIP_RAW_HS_CS	数字行同步/色同步信号输入	
N23	EBLU0	LVDS 信号显示通用端口	
N24	EBLU1	LVDS 信号显示通用端口	
N25	EBLU2	LVDS 信号显示通用端口	
N26	EBLU3	LVDS 信号显示通用端口	
N3	AODD	A 通道奇数信号输入	
N4	BODD	B 通道奇数信号输入	
P1	ADATA2	数字通道 A 数据	
P10	D_GND	内核电路 1.8V 供电电源地	
P11	D_GND	内核电路 1.8V 供电电源地	
P12	D_GND	内核电路 1.8V 供电电源地	
P13	D_GND	内核电路 1.8V 供电电源地	
P14	D_GND	内核电路 1.8V 供电电源地	
P15	D_GND	内核电路 1.8V 供电电源地	
P16	D_GND	内核电路 1.8V 供电电源地	
P17	D_GND	内核电路 1.8V 供电电源地	
P2	ADATA1	数字通道 A 数据	
P23	IO_3.3	输入/输出端口 3.3V 电源	
P24	DCLK	显示时钟信号	
P25	DHS	显示行同步信号	
P26	DEN	显示输出控制信号	
P3	ADATA0	数字通道 A 数据	
P4	IPCLK1	数字时钟输入接口	
R1	ADATA6	数字通道 A 数据	
R10	D_GND	内核电路 1.8V 供电电源地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
R11	D_GND	内核电路 1.8V 供电电源地	
R12	D_GND	内核电路 1.8V 供电电源地	
R13	D_GND	内核电路 1.8V 供电电源地	
R14	D_GND	内核电路 1.8V 供电电源地	
R15	D_GND	内核电路 1.8V 供电电源地	
R16	D_GND	内核电路 1.8V 供电电源地	
R17	D_GND	内核电路 1.8V 供电电源地	
R2	ADATA5	数字通道 A 数据	
R23	GPIO_44	输入/输出端口	
R24	GPIO_45	输入/输出端口	
R25	GPIO_46	输入/输出端口	
R26	DVS	显示场同步信号	
R3	ADATA4	数字通道 A 数据	
R4	ADATA3	数字通道 A 数据	
T1	ADATA10	数字通道 A 数据	
T10	D_GND	内核电路 1.8V 供电电源地	
T11	CORE_1.8	内核电路 1.8V 供电电源	
T12	D_GND	内核电路 1.8V 供电电源地	
T13	D_GND	内核电路 1.8V 供电电源地	
T14	D_GND	内核电路 1.8V 供电电源地	
T15	D_GND	内核电路 1.8V 供电电源地	
T16	CORE_1.8	内核电路 1.8V 供电电源	
T17	CORE_1.8	内核电路 1.8V 供电电源	
T2	ADATA9	数字通道 A 数据	1. 封装：采用 416PBGA 封装 2. 用途：数字视频解码及其信号处理电路 3. 应用领域：液晶电视、等离子电视、背投、DVD RW 和 PVR。内部结构框图见附图 2-176
T23	IO_3.3	输入/输出端口 3.3V 电源	
T24	IO_3.3/JTAG_BS_EN	输入/输出端口 3.3V 电源/DIPA 输出允许控制	
T25	GPIO_42	输入/输出端口	
T26	GPIO_43	输入/输出端口	
T3	ADATA8	数字通道 A 数据	
T4	ADATA7	数字通道 A 数据	
U1	ADATA14	数字通道 A 数据	
U10	CORE_1.8	内核电路 1.8V 供电电源	
U11	CORE_1.8	内核电路 1.8V 供电电源	
U12	D_GND	内核电路 1.8V 供电电源地	
U13	D_GND	内核电路 1.8V 供电电源地	
U14	D_GND	内核电路 1.8V 供电电源地	
U15	D_GND	内核电路 1.8V 供电电源地	
U16	CORE_1.8	内核电路 1.8V 供电电源	
U17	CORE_1.8	内核电路 1.8V 供电电源	
U2	ADATA13	数字通道 A 数据	
U23	PWM1	PWM 输出	
U24	PWM2	PWM 输出	
U25	GPIO_47	输入/输出端口	
U26	PBIAS	调节控制输出	
U26	PPWR	电源控制输出	
U3	ADATA12	数字通道 A 数据	
U4	ADATA11	数字通道 A 数据	
V1	ADATA18	数字通道 A 数据	
V2	ADATA17	数字通道 A 数据	
V23	IO_3.3	输入/输出端口 3.3V 电源	
V24	PWM0	PWM 输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
V25	SLAVE_SDA	从串行数据	
V26	SLAVE_SCL	从串行时钟	
V3	ADATA16	数字通道 A 数据	
V4	ADATA15	数字通道 A 数据	
W1	ADATA22	数字通道 A 数据	
W2	ADATA21	数字通道 A 数据	
W23	OCM_INT1	OCM 中断	
W24	OCM_TIMER1	OCM 定时器 1	1. 封装：采用 416PBGA 封装 2. 用途：数字视频解码及其信号处理电路 3. 应用领域：液晶电视、等离子电视、背投、DVD RW 和 PVR。内部结构框图见附图 2-176
W25	OCM_UDI_0	OCM 异部通信数据 0、1 输入	
W26	OCM_UDO_0	OCM 异部通信数据 0、1 输出	
W3	ADATA20	数字通道 A 数据	
W4	ADATA19	数字通道 A 数据	
Y1	AVS	A 通道场同步信号输入/输出	
Y2	AHS	A 通道行同步信号输入/输出	
Y23	IO_3.3	输入/输出端口 3.3V 电源	
Y24	OCM_INT2	OCM 中断	
Y25	VAG1_SDA	二线串行传输总线数据	
Y26	VAG1_SCL	二线串行传输总线时钟	
Y3	AHREF_DE	A 通道数据允许信号输入/输出	
Y4	ADATA23	数字通道 A 数据	

（202）FMS6143

引脚号	引脚符号	引 脚 功 能	备 注
1	IN1	视频输入（通道 1）	该集成电路为 FAIRCHILD 半导体公司推出的视频滤波器，工作电压范围为 2.5～5.5V，采用 SOIC-8 封装，应用在 DVD、LCD、TV、机顶盒等消费类产品上；应用电路见附图 2-177（以应用在长虹 LS30 机心液晶电视上为例）
2	IN2	视频输入（通道 2）	
3	IN3	视频输入（通道 3）	
4	VCC	电源（+5V）	
5	GND	地	
6	OUT3	滤波输出（通道 3）	
7	OUT2	滤波输出（通道 2）	
8	OUT1	滤波输出（通道 1）	

（203）FP5001

引脚号	引脚符号	引 脚 功 能	备 注
1	OUT	集电极开路晶体管输出	1. 封装：采用 PDIP8/ SOP8 封装 2. 用途：FP5001 是 PWM 电源 DC/DC 转换器 3. 应用领域：液晶电视上（如长虹 AOC 机心 LT19570、LT22510、LT26510 等液晶电视上） 4. 关键参数：工作电压范围为 3.6～40V、低静态电流为 5.5mA、参考电压为 1.0V、输出电流为 100mA
2	VCC	电源	
3	COMP	误差放大器反馈输出	
4	FB	误差放大器反相输入	
5	SCP	短路保护输入	
6	DTC	死区时间控制输入	
7	RT	电阻振荡器	
8	GND	地	

（204）FP6102

引脚号	引脚符号	引 脚 功 能	备 注
1	V_{CC}	电源	1. 封装：采用 SOP8 封装 2. 用途：DC/DC 转换器 3. 应用领域：LCD－TV 与 LCD 显示器、DVR/ ADSL/Modem/ GPS/P－DVD、STB（机顶盒）、DPF（数码相机）、POS （税控机）、大功率 LED 驱动、硬盘盒（HDD Power supply）、车载电子产品（如 CD/ DVD，TV， GPS， Car charger）等 4. 关键参数：工作电压为 3.0～20.0V、低静态电流为 5.5mA 、反馈参考电压为 0.5V、固定振荡器的频率为 360kHz
2	SS/SCP	软启动/短路保护定时电容	
3	IN－	误差放大器反相输入	
4	FB	误差放大器补偿输出	
5	GND	地	
6	GND	地	
7	LX	PMOS 高电流输出	
8	LX	PMOS 高电流输出	

（205）FQSC1565

引脚号	引脚符号	引 脚 功 能	备　　注
1	DRAIN	接 MOSFET 漏极	该集成电路为开关电源厚膜电路，内含振荡器、误差放大电路、同步脉冲电路、激励电路和大功率 MOS 开关管等，应用在创维 P26TQI 和 8TM1 机心等液晶电视上。应用电路见附图 2-178（以应用在 P26TQI 液晶电视上为例）
2	GND	地	
3	VCC	电源	
4	VFB	反馈电压输入	
5	SYNC	脉冲同步信号输入	

（206）FRC9419A、FRC9428A、FRC9429A

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	该集成电路为帧速率转换器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-179（以应用在夏普 26GA6E 液晶电视上为例）
2	TEST	测试	
3	656I1/YIN1	数字/亮度输入	
4	656I2/YIN2	数字/亮度输入	
5	VIN	场同步输入	
6	656I3/YIN3	数字/亮度输入	
7	656I4/YIN4	数字/亮度输入	
8	VDDP0	电源（3.3V）	
9	VSSP0	地	
10	HIN	行同步输入	
11	656I5/YIN5	数字/亮度输入	
12	656I6/YIN6	数字/亮度输入	
13	656I7/YIN7	数字/亮度输入	
14	CLKIN	时钟输入（81MHz）	
15	VDDD0	电源（1.8V）	
16	VSSD0	地	
17	AVI	活动视频输入	
18	VDDAPLL	电源（1.8V）	
19	VSSAPLL	地	
20	VSSD1	地	
21	VDDD10	电源（1.8V）	
22	VDDD11	电源（1.8V）	
23	XIN	晶振输入	
24	XOUT	晶振输出	
25	VSSP1	地	
26	VDDP1	电源（3.3V）	
27	RGBOUT9	RGB（红、绿、蓝）信号输出	
28	RGBOUT8	RGB（红、绿、蓝）信号输出	
29	RGBOUT7	RGB（红、绿、蓝）信号输出	
30	RGBOUT6	RGB（红、绿、蓝）信号输出	
31	RGBOUT5	RGB（红、绿、蓝）信号输出	
32	RGBOUT4	RGB（红、绿、蓝）信号输出	
33	AVO/ITR	活动视频输出/中断信号输出	
34	VOUT	场同步输出	
35	HOUT	行同步输出	
36	CLKOUT	时钟输出	
37	VSSP2	地	
38	VDDP2	电源（3.3V）	
39	RESET	复位输入	
40	RGBOUT3	RGB（红、绿、蓝）信号输出	
41	RGBOUT2	RGB（红、绿、蓝）信号输出	
42	RGBOUT1	RGB（红、绿、蓝）信号输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
43	RGBOUT0	RGB（红、绿、蓝）信号输出	
44	YOUT9	亮度信号输出	
45	YOUT8	亮度信号输出	
46	YOUT7	亮度信号输出	
47	VDDD2	电源（1.8V）	
48	VSSD2	地	
49	VDDP3	电源（3.3V）	
50	VSSP3	地	
51	NC	空脚	
52	YOUT6	亮度信号输出	
53	YOUT5	亮度信号输出	
54	VSSP4	地	
55	YOUT4	亮度信号输出	
56	VDDP4	电源（3.3V）	
57	YOUT3	亮度信号输出	
58	YOUT2	亮度信号输出	
59	YOUT1	亮度信号输出	
60	YOUT0	亮度信号输出	
61	CLKF20	20.25 MHz 的输出时钟禁用	
62	UVOUT9	数字（色度/蓝色、色度/红色）输出	
63	VSSD30	地	
64	VSSD31	地	
65	VDDD30	电源（1.8V）	该集成电路为帧速率转换器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-179（以应用在夏普 26GA6E 液晶电视上为例）
66	VDDD31	电源（1.8V）	
67	UVOUT8	数字（色度/蓝色、色度/红色）输出	
68	UVOUT7	数字（色度/蓝色、色度/红色）输出	
69	VSSP50	地	
70	VSSP51	地	
71	VSSP52	地	
72	VDDP5	电源（3.3V）	
73	UVOUT6	数字（色度/蓝色、色度/红色）输出	
74	NC	空脚	
75	NC	空脚	
76	UVOUT5	数字（色度/蓝色、色度/红色）输出	
77	NC	空脚	
78	UVOUT4/INTR	数字（色度/蓝色、色度/红色）输出/中断信号输出	
79	VDDP6	电源（3.3V）	
80	VSSP6	地	
81	UVOUT3	数字（色度/蓝色、色度/红色）输出	
82	UVOUT2	数字（色度/蓝色、色度/红色）输出	
83	UVOUT1	数字（色度/蓝色、色度/红色）输出	
84	UVOUT0	数字（色度/蓝色、色度/红色）输出	
85	VDDD4	电源（1.8V）	
86	VSSD4	地	
87	VDDA0	电源（3.3V）	
88	ASVMOUT	模拟 SVM 输出	
89	VSSA0	地	
90	VDDA1	电源（3.3V）	
91	AUOUT	色度输出	
92	VSSA1	地	
93	VDDA2	电源（3.3V）	
94	AYOUT	亮度输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
95	VSSA2	地	
96	VDDA3	电源（3.3V）	
97	AVOUT	色度输出	
98	VSSA3	地	
99	VSSA4	地	
100	VDDA4	电源（3.3V）	
101	VSSD5	地	
102	VDDD5	电源（1.8V）	
103	NC	空脚	
104	NC	空脚	
105	SCL	I^2C 总线时钟	
106	SDA	I^2C 总线数据	
107	NC	空脚	
108	NC	空脚	
109	VSSP7	地	
110	VDDP7	电源（3.3V）	
111	TMS	测试模式选择	
112	NC	空脚	
113	TDO/SVMOFF	测试数据输出/SVM 输入信号	
114	TDI	测试数据输入	
115	TCLK	测试时钟	
116	INTR	中断信号输出	
117	656I02	数字（亮度）输入	该集成电路为帧速率转换器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-179（以应用在夏普 26GA6E 液晶电视上为例）
118	656I12	数字（亮度）输入	
119	656I22	数字（亮度）输入	
120	656I32	数字（亮度）输入	
121	656I42	数字（亮度）输入	
122	656I52	数字（亮度）输入	
123	656I62	数字（亮度）输入	
124	656I72	数字（亮度）输入	
125	CLKIN2	时钟输入	
126	UVIN0	数字（色度）输入	
127	UVIN1	数字（色度）输入	
128	UVIN2	数字（色度）输入	
129	UVIN3	数字（色度）输入	
130	VSSP8	地	
131	VDDP8	电源（3.3V）	
132	VDD8M	电源（1.8V）	
133	VSSD60	地	
134	VSSD61	地	
135	VDDD60	电源（1.8V）	
136	VDDD61	电源（1.8V）	
137	UVIN4	数字（色度）输入	
138	UVIN5	数字（色度）输入	
139	UVIN6	数字（色度）输入	
140	UVIN7	数字（色度）输入	
141	NC	空脚	
142	656I0/YIN0	数字/亮度输入	
143	VSSP9	地	
144	VDDP9	电源（3.3V）	

（207）FSAV330

引脚号	引脚符号	引脚功能	电压/V	电阻 $R+/R-$/kΩ	备注
1	SEL	选择信号输入	0	8.81/5.82	1. 封装：采用 16 脚 QSOP、TSSOP、SOIC 封装 2. 用途：4 通道 2∶1 视频开关 3. 应用领域：康佳、长虹（LS10 机心）等液晶电视上 4.关键参数：工作电源电压为 4.0～5.5V、输入电压为 0～5.5V、输出电压为 0～5.5V 5. 此数据在康佳 LC-TM2018 液晶电视上测得 6. 参考代换型号：P15V330
2	$1B_1$	输出	0	0/0	
3	$1B_2$	输出	0	0/0	
4	1A	输入	0	∞/5.02	
5	$2B_1$	输出	0.91	∞/5.02	
6	$2B_2$	输出	0.91	6.52/5.02	
7	2A	输入	0.91	∞/5.02	
8	GND	地	0	0/0	
9	3A	输入	2.22	∞/5.02	
10	$3B_2$	输出	0.91	6.52/4.82	
11	$3B_1$	输出	2.22	∞/4.82	
12	4A	输入	0.91	∞/5.22	
13	$4B_2$	输出	0.91	6.52/5.02	
14	$4B_1$	输出	0.91	∞/4.82	
15	$\overline{OE}$	总线开关使能	0	0/0	
16	VCC	电源	5.11	4.52/0.72	

（208）FSD210

引脚号	引脚符号	引脚功能	备注
1	GND	地	该集成电路为电源电路，可用 FSD200 代换，应用在海尔 L32A9A-A 液晶电视上。内部框图见附图 2-180
2	GND	地	
3	GND	地	
4	VFB	反馈电压	
5	VCC	电源	
6	NC	空脚	
7	DRAIN	漏极	
8	VSTR	启动	

（209）FSFR1700

引脚号	引脚符号	引脚功能	备注
1	V_{DL}	高边场效应晶体管漏极	该集成电路为半桥谐振转换器，采用 9—SIP 封装，应用在康佳 LED42IS97N（电源板号为 34006904）、康佳 LC55FT68AC（电源板号为 34005964）等电视上。引脚排列及内部框图见附图 2-181
2	CON	启用/禁用保护	
3	R_T	开关频率	
4	CS	低边场效应晶体管电流检测	
5	SG	控制地	
6	PG	电源地	
7	LVCC	控制 IC 电源电压	
8	NC	空脚	
9	HVCC	高边门驱动电路 IC 电源电压	
10	V_{CTR}	低边场效应晶体管漏极	

（210）FSP3132

引脚号	引脚符号	引脚功能	备注
1	FB	反馈	该集成电路为 PWM 控制 5A 降压转换器，应用电路见附图 2-182（以应用在海信 TLM22V68 液晶电视上为例），内部框图见附图 2-183
2	EN	使能	
3	OCSET	外部电阻，设定最大输出电流	
4	VCC	电源	
5	OUTPUT	输出端	
6	OUTPUT	输出端	
7	VSS	地	
8	VSS	地	

（211）FSQ0265R

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路为功率开关 FPS 电源控制器，应用电路见附图 2-184（以应用在康佳 LC42DS60C 液晶电视上为例）
2	VCC	电源	
3	FB	反馈	
4	SYNC	同步	
5	STR	启动（连接到整流 AC 线电压源）	
6	DRAIN	漏极	
7	DRAIN	漏极	
8	DRAIN	漏极	

（212）FSQ0365、FSQ0265、FSQ0165、FSQ321、FSQ311

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	1. 封装：采用 8 脚 DIP 与 LSOP 封装 2. 用途：开关电源 3. 应用领域：DVP 播放器、DVD 录像机、机顶盒、适配器、辅助电源的电脑、液晶电视、等离子电视 4. 参考兼容型号：FSDM0365（FSQ0365）、FSDM0265（FSQ0265）、FSDL0165（FSQ0165）、FSDL321（FSQ321）、 FSDL321（FSQ311） 5. 关键参数：VSTR 引脚电压为 500V、DRAIN 漏极引脚电压为 650V、VCC 引脚最大电源电压为 20V、VFB 引脚反馈电压为 0.3～9V、SYNC 引脚最大电压为－0.3～9V、总功耗为 1.5W 6. 内部框图见附图 2-185
2	VCC	电源	
3	VFB	反馈电压	
4	SYNC	同步检测比较	
5	VSTR	启动电压	
6	DRAIN	漏极	
7	DRAIN	漏极	
8	DRAIN	漏极	

（213）FSQ0465

引脚号	引脚符号	引 脚 功 能	备　　注
1	DRAIN	漏极	该集成电路为电源厚膜块，应用在康佳电源高压二合一板 KIP_L150I14C1-01（编号 34006620_版本号 35014435）上，应用电路见附图 2-186
2	GND	地	
3	VCC	电源	
4	FB	反馈	
5	SYNC	同步	
6	VST	启动	

（214）FSQ0465RS、FSQ0465RB

引脚号	引脚符号	引 脚 功 能	备　　注
1	DRAIN	漏极	1. 封装：采用 TO－220F－6L 封装 2. 用途：开关电源 3. 应用领域：液晶电视、液晶显示器、录像机、机顶盒、DVD、DVD 刻录机、适配器 4. 关键参数：工作温度范围为－25～+85℃、VSTR 引脚电压为 500V、DRAIN 引脚电压为 650V、VCC 引脚最大电压为 20V、反馈电压为 0.3～13V、SYNC 引脚最大电压为－0.3～13V、总功耗为 45W 5. 参考兼容型号：FSCM0465R（FSQ0465RS）、FSDM0465RE（FSQ0465RB） 6. 内部框图见附图 2-187
2	GND	地	
3	VCC	电源	
4	FB	反馈	
5	SYNC	同步	
6	VSTR	启动电压	

（215）FSQ0565R、FSQ0765R

引脚号	引脚符号	引 脚 功 能	备　　注
1	DRAIN	FET 漏极	1. 封装：采用 TO－220F－6L 封装 2. 用途：开关电源 3. 应用领域：液晶电视、液晶显示器、录像机、SVR、机顶盒、DVD 及 DVD 录像机 4. 关键参数：漏极引脚电压为 650V、启动脚最大电压为 500V、同步脚最大极限电压范围为－0.3～13V、VCC 引脚最大电压为 20V、总功耗为 454W 5. 参考兼容型号：FSQ0465RS、FSQ0465RB
2	GND	地	
3	VCC	电源	
4	FB	反馈	
5	SYNC	同步	
6	VSTR	启动	

（216）FSQ0765

引脚号	引脚符号	引 脚 功 能	备　　注
1	DRAIN	漏极	该集成电路为电源厚膜块，应用在康佳二合一（34006383）电源板上（见附图 2-188）
2	GND	地	
3	VCC	电源	
4	FB	反馈	
5	SYNC	同步	
6	VSTR	启动	

（217）FSQ510

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路为待机电源 IC，应用在 TCL IPL42A（L42F19F）与 TCL MS58 机心（L40F11FBE）等液晶电视上。应用电路见附图 2-189（以应用在 IPL42 液晶电视上为例）
2	GND	地	
3	VFB	反馈	
4	SYNC	同步	
5	VCC	电源	
6	NC	空脚	
7	D	漏极	
8	VSTR	启动	

（218）FSUSB20

引脚号	引脚符号	引 脚 功 能	备　　注
1	S	选择输入	该集成电路为低电压超低功耗 USB 高速（ 480 Mbit/s）双 DPDT 开关，工作电压为 3~3.6V，应用电路见附图 2-190（以应用在康佳 LC55TS86N 液晶电视上为例）
2	1B1	总线 B	
3	1B2	总线 B	
4	1A	总线 A	
5	GND	地	
6	2A	总线 A	
7	2B2	总线 B	
8	2B1	总线 B	
9	$\overline{OE}$	总线开关使能	
10	VCC	地	

（219）FSUSB30MUX

引脚号	引脚符号	引 脚 功 能	备　　注
1	S	选择输入	该集成电路为低功耗双通道高速 USB2.0 转换开关，应用在长虹 LS20 机心液晶电视上
2	HSD1+	数据端	
3	HSD2+	数据端	
4	D+	数据端	
5	GND	地	
6	D-	数据端	
7	HSD2-	数据端	
8	HSD1-	数据端	
9	OE	总线开关使能	
10	VCC	电源	

（220）GD25Q32BSIG

引脚号	引脚符号	引 脚 功 能	备　　注
1	CE	芯片使能	该集成电路为 FLASH 闪存芯片，采用 SOP-8 封装，应用电路见附图 2-191（以应用在海尔 LE32A370 液晶电视上为例）
2	SO	串行数据输出	
3	WP	写保护	
4	VSS	地	
5	SI	串行数据输入	
6	SCK	串行时钟	
7	HOLD	保持	
8	VDD	电源	

（221）GL850

引脚号	引脚符号	引 脚 功 能	备　注
1	AVDD1	电源	GL850 为 USB 2.0 四端口集线器控制器，应用在创维 55E70RG（8M70 机心）液晶电视上，应用电路见附图 2-192
2	DM2	USB 信号（为 DSPORT2）	
3	DP2	USB 信号（为 DSPORT2）	
4	RREF	连接 510Ω 参考电阻	
5	AVDD2	电源	
6	X1	12MHz 晶振时钟输入	
7	X2	12MHz 晶振时钟输入	
8	DM3	USB 信号（为 DSPORT3）	
9	DP3	USB 信号（为 DSPORT3）	
10	AVDD	电源	
11	DM4	USB 信号（为 DSPORT2）	
12	DP4	USB 信号（为 DSPORT2）	
13	RESET	复位	
14	TEST/SCL	测试/时钟	
15	GND	地	
16	DVDD	电源	
17	PSELF	选择（0：GL850 由总线供电；1：GL850 自供电）	
18	PGANG	在输入模式上电复位后默认	
19	OVCUR2	过电流指示（低电平有效）	
20	PWREN2	电源启动输出（低电平有效）	
21	OVCUR1	过电流指示（低电平有效）	
22	PWREN1	电源启动输出（低电平有效）	
23	V5	电源（5V）	
24	V33	电源（3.3V）	
25	DM0	USB 信号（为 USPORT）	
26	DP0	USB 信号（为 USPORT）	
27	DM1	USB 信号（为 USPORT1）	
28	DP1	USB 信号（为 USPORT1）	

（222）GM1501

引脚号	引脚符号	引 脚 功 能	备　注
A1	NC	空脚	GM1501 是一种双通道图像和视频处理芯片，主要用于 LCD 显示器和电视一体化产品上，支持画中画技术，分辨率可达 WUXGA，它囊括了所有应用于图像捕捉、处理及显示时钟控制等方面 IC 的功能，其内部集成了高速率的 A-D 转换器、PLL 和高可靠的 DVI 接收器、X86 系列的微控制器，以及 LVDS 转换器等。 应用在海信 GM1501 机心电视上（海信 TLM3277）、长虹 LS08 机心，康佳 LC-TM2611、LC-TM3211、LC-TM3711、LC-TM4211 等液晶电视上
A2	ADC3.3	ADC3.3V 电源	
A3	ADC1.8	ADC1.8V 电源	
A4	ADC1.8	ADC1.8V 电源	
A5	ADC-DGND	ADC 数字地	
A6	RXC+	DVI 时钟输入	
A7	DVI-GND	DVI 地	
A8	RX0+	DVI 输入口	
A9	RX1+	DVI 输入口	
A10	RX2+	DVI 输入口	
A11	DVI-GND	DVI 地	
A12	LBADC_IN3	ADC 模拟输入通道	
A14	SVODD	扫描状态输入	
A15	SVDATA6	SV ITU656 数据输入	
A16	SVDATA2	SV ITU656 数据输入	
A17	SVDV	SV 数据输入	
A18	VRED6	红色模拟信号输入	
A19	VRED2	红色模拟信号输入	
A20	VCLK	视频像素时钟信号	
A21	VGRN7	红基色信号或 Y 信号输入	
A22	VGRN3	红基色信号或 Y 信号输入	
A23	VGRN0	红基色信号或 Y 信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
A24	VBLU5	蓝基色信号或 U/Cb/Pb 信号输入	
A25	VBLU1	蓝基色信号或 U/Cb/Pb 信号输入	
A26	PPWR	屏功率控制	
AA1	OCMADDR0	地址输入与输出端口	
AA2	OCMADDR1	地址输入与输出端口	
AA3	OCMADDR2	地址输入与输出端口	
AA4	IO_3.3	3.3V 电源	
AA23	FS_2.5	2.5V 电源	
AB1	OCMDATA13	数据输入与输出端口	
AB2	OCMDATA14	数据输入与输出端口	
AB3	OCMDATA15	数据输入与输出端口	
AB4	IO_3.3	3.3V 电源	
AB23	FS_2.5	2.5V 电源	
AC1	OCMDATA10	数据输入与输出端口	
AC2	OCMDATA11	数据输入与输出端口	
AC3	OCMDATA12	数据输入与输出端口	
AC4	IO_3.3	3.3V 电源	
AC6	IO_3.3	3.3V 电源	
AC7	DCLK	像素时钟输出	
AC8	IO_3.3	3.3V 电源	
AC10	IO_3.3	3.3V 电源	
AC11	LVDS_SHIELD	低压差分保护输出	
AC12	LVDSB_3.3	LVDS B 通道电源	GM1501 是一种双通道图像和视频处理芯片，主要用于 LCD 显示器和电视一体化产品上，支持画中画技术，分辨率可达 WUXGA，它囊括了所有应用于图像捕捉、处理及显示时钟控制等方面 IC 的功能，其内部集成了高速率的 A-D 转换器、PLL 和高可靠的 DVI 接收器、X86 系列的微控制器，以及 LVDS 转换器等。 应用在海信 GM1501 机心电视上（海信 TLM3277）、长虹 LS08 机心，康佳 LC-TM2611、LC-TM3211、LC-TM3711、LC-TM4211 等液晶电视上
AC13	LVDSB_GND	LVDS B 通道地	
AC14	LVDSB_GND	LVDS B 通道地	
AC15	LVDSB_GND	LVDS B 通道地	
AC16	OEXTR	接外部 LVDS 偏置电阻	
AC17	NC	空脚	
AC19	LVDSA_GND	LVDS A 通道地	
AC20	LVDSA_3.3	LVDS A 通道电源	
AC20	LVDSA_GND	LVDS A 通道地	
AC21	LVDSA_3.3	LVDS A 通道电源	
AC22	LVDSA_3.3	LVDS A 通道电源	
AC23	FS_2.5	2.5V 电源	
AD1	OCMDATA9	数据输入与输出端口	
AD2	OCMDATA6	数据输入与输出端口	
AD3	OCMDATA3	数据输入与输出端口	
AD4	OCMDATA0	数据输入与输出端口	
AD11	LVDS_SHIELD	低压差分保护输出	
AD12	LVDSB_3.3	LVDS B 通道电源	
AD13	LVDSB_3.3	LVDS B 通道电源	
AD14	LVDS_SHIELD	低压差分保护输出	
AD17	VSSD33_LVDS	模拟地	
AD19	LVDSA_GND	LVDS A 通道地	
AE1	OCMDATA8	数据输入与输出端口	
AE2	OCMDATA5	数据输入与输出端口	
AE3	OCMDATA2	数据输入与输出端口	
AE11	LVDS_SHIELD	低压差分保护输出	
AE12	BC+	低压差分时钟输入	
AE13	LVDS_SHIELD	低压差分保护输出	
AE14	A0−	低压差分数据输入	
AE15	A1−	低压差分数据输入	
AE16	A2−	低压差分数据输入	
AE17	VDDD33_LVDS	模拟电源	
AE19	A3−	低压差分数据输入	
AE20	A0+	低压差分数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AE20	BC−	低压差分时钟输入	
AE21	A1+	低压差分数据输入	
AE22	A2+	低压差分数据输入	
AE23	A3+	低压差分数据输入	
AF1	OCMDATA7	数据输入与输出端口	
AF2	OCMDATA4	数据输入与输出端口	
AF3	OCMDATA1	数据输入与输出端口	
AF10	LVDS_SHIELD	低压差分保护输出	
AF11	B3+	低压差分数据输入	
AF12	BC−	低压差分时钟输入	
AF13	B0−	低压差分数据输入	
AF14	B1−	低压差分数据输入	
AF15	B2−	低压差分数据输入	
AF16	B3−	低压差分数据输入	
AF19	B0+	低压差分数据输入	
AF20	B1+	低压差分数据输入	
AF21	B2+	低压差分数据输入	
AF22	B3+	低压差分数据输入	
AF23	A0−	低压差分数据输入	
B1	BLUE+	蓝色模拟信号输入	
B2	BLUE−	蓝色模拟信号输入	
B3	ADC3.3	ADC3.3V 电源	
B4	ADC-DGND	ADC 数字地	GM1501 是一种双通道图像和视频处理芯片，主要用于 LCD 显示器和电视一体化产品上，支持画中画技术，分辨率可达 WUXGA，它囊括了所有应用于图像捕捉、处理及显示时钟控制等方面 IC 的功能，其内部集成了高速率的 A-D 转换器、PLL 和高可靠的 DVI 接收器、X86 系列的微控制器，以及 LVDS 转换器等。 应用在海信 GM1501 机心电视上（海信 TLM3277）、长虹 LS08 机心，康佳 LC-TM2611、LC-TM3211、LC-TM3711、LC-TM4211 等液晶电视上
B5	DVI-GND	DVI 地	
B6	RXC−	DVI 时钟输入	
B7	DVI-GND	DVI 地	
B8	RX0−	DVI 输入口	
B9	RX1	DVI 输入口	
B10	RX2	DVI 输入口	
B11	REXT	外部中断电阻	
B12	LBADC_IN2	ADC 模拟输入通道	
B14	SVVSYNC	SV 场同步信号	
B15	SVDATA5	SV ITU656 数据输入	
B16	SVDATA1	SV ITU656 数据输入	
B17	VCLAMP	视频钳位使能输出	
B18	VRED5	红色模拟信号输入	
B19	VRED1	红色模拟信号输入	
B20	VODD	扫描状态输入	
B21	VGRN6	红基色信号或 Y 信号输入	
B22	VGRN2	红基色信号或 Y 信号输入	
B23	VBLU7	蓝基色信号或 U/Cb/Pb 信号输入	
B24	VBLU4	蓝基色信号或 U/Cb/Pb 信号输入	
B25	VBLU0	蓝基色信号或 U/Cb/Pb 信号输入	
B26	PBIAS	屏偏置控制	
C1	GREEN+	绿色模拟信号输入	
C2	GREEN−	绿色模拟信号输入	
C3	SOG	绿基色上的同步信号	
C4	ADC-AGND	ADC 模拟地	
C5	NC	空脚	
C6	DVI-3.3	DVI 3.3V 电源	
C7	DVI-GND	DVI 地	
C8	DVI-3.3	DVI 3.3V 电源	
C9	DVI-3.3	DVI 3.3V 电源	
C10	DVI-3.3	DVI 3.3V 电源	
C11	DVI-3.3	DVI 3.3V 电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
C12	LBADC_IN1	ADC 模拟输入通道	
C13	LBADC-33	ADC3.3V 电源	
C14	SVHSYNC	SV 行同步信号	
C15	SVDATA4	SV ITU656 数据输入	
C16	SVDATA0	SV ITU656 数据输入	
C17	VRED7	红色模拟信号输入	
C18	VRED4	红色模拟信号输入	
C19	VRED0	红色模拟信号输入	
C20	VVS	视频场同步信号	
C21	VGRN5	红基色信号或 Y 信号输入	
C22	VGRN1	红基色信号或 Y 信号输入	
C23	VBLU6	蓝基色信号或 U/Cb/Pb 信号输入	
C24	VBLU3	蓝基色信号或 U/Cb/Pb 信号输入	
C25	PWM1	脉宽调制输出	
C26	PWM0	脉宽调制输出	
D1	RED+	红色模拟信号输入	
D2	RED−	红色模拟信号输入	
D3	ADC3.3	ADC3.3V 电源	
D4	ADC-AGND	ADC 模拟地	
D5	NC	空脚	
D6	DVI-1.8	DVI 1.8V 电源	
D7	DVI-GND	DVI 地	
D8	DVI-1.8	DVI 1.8V 电源	GM1501 是一种双通道图像和视频处理芯片，主要用于 LCD 显示器和电视一体化产品上，支持画中画技术，分辨率可达 WUXGA，它囊括了所有应用于图像捕捉、处理及显示时钟控制等方面 IC 的功能，其内部集成了高速率的 A-D 转换器、PLL 和高可靠的 DVI 接收器、X86 系列的微控制器，以及 LVDS 转换器等。 应用在海信 GM1501 机心电视上（海信 TLM3277）、长虹 LS08 机心，康佳 LC-TM2611、LC-TM3211、LC-TM3711、LC-TM4211 等液晶电视上
D9	DVI-1.8	DVI 1.8V 电源	
D10	DVI-1.8	DVI 1.8V 电源	
D11	DVI-GND	DVI 地	
D12	LBADC_RETURN	通道模拟地	
D13	LBADC-GND	供电电压模拟地	
D14	SVDATA7	SV ITU656 数据输入	
D15	SVDATA3	SV ITU656 数据输入	
D16	SVCLK	SV 像素时钟输入	
D17	IO_3.3	3.3V 电源	
D18	VRED3	红色模拟信号输入	
D19	VHS_CSYNC	视频行同步信号	
D20	VDV（VSOG）	视频数据输入	
D21	VGRN4	红基色信号或 Y 信号输入	
D22	IO_3.3	3.3V 电源	
D23	IO_3.3	3.3V 电源	
D24	VBLU2	蓝基色信号或 U/Cb/Pb 信号输入	
D25	OCM_TIMER1	OCM 定时器输入	
D26	PWM2	脉宽调制输出	
E1	ADC-AGND	ADC 模拟地	
E2	ADC-AGND	ADC 模拟地	
E3	ADC3.3	ADC3.3V 电源	
E4	ADC-AGND	ADC 模拟地	
E23	FS_2.5	2.5V 电源	
E24	FSDATA0	数据输入与输出端	
E25	FSDATA1	数据输入与输出端	
E26	FSDATA2	数据输入与输出端	
F1	NC	空脚	
F2	VDDD33_PLL	数字电源	
F3	VSSA33_RPLL	模拟地	
F4	VDDA33_RPLL	模拟电源	
F23	FS_2.5	2.5V 电源	
F24	FSDATA29	数据输入与输出端	
F25	FSDATA30	数据输入与输出端	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
F26	FSDATA31	数据输入与输出端	
G1	VDDA33_FPLL	模拟电源	
G2	VSSD33_PLL	数字地	
G3	TCLK	参考时钟信号输入	
G4	XTAL	晶振接口	
G23	FSDATA27	数据输入与输出端	
G24	FSDATA4	数据输入与输出端	
G25	FSDATA28	数据输入与输出端	
G26	FSDATA3	数据输入与输出端	
H1	VDDD33_SDDS	数字电源	
H2	VSSA33_DDDS	模拟地	
H3	VDDA33_SDDS	模拟电源	
H4	VSSA33_FPLL	模拟地	
H23	FS_2.5	2.5V 电源	
H24	FSDATA6	数据输入与输出端	
H25	FSDATA26	数据输入与输出端	
H26	FSDATA5	数据输入与输出端	
J1	VDDD33_DDDS	数字电源	
J2	VSSA33_DDDS	模拟地	
J3	VDDA33_DDDS	模拟电源	
J4	VSSD33_SDDS	数字地	
J23	FS_2.5	2.5V 电源	
J24	FSVREF	参考电压输入	GM1501 是一种双通道图像和视频处理芯片，主要用于 LCD 显示器和电视一体化产品上，支持画中画技术，分辨率可达 WUXGA，它囊括了所有应用于图像捕捉、处理及显示时钟控制等方面 IC 的功能，其内部集成了高速率的 A-D 转换器、PLL 和高可靠的 DVI 接收器、X86 系列的微控制器，以及 LVDS 转换器等。 应用在海信 GM1501 机心电视上（海信 TLM3277）、长虹 LS08 机心，康佳 LC-TM2611、LC-TM3211、LC-TM3711、LC-TM4211 等液晶电视上
J25	FSDATA7	数据输入与输出端	
J26	FSDATA25	数据输入与输出端	
K1	RESETn	复位信号	
K2	ACS_RSET_HD	外接电阻	
K3	NC	空脚	
K4	VSSD33_DDDS	数字地	
K10	CORE_1.8	1.8V 电源	
K11	CORE_1.8	1.8V 电源	
K12	D_GND	电源地	
K13	D_GND	电源地	
K14	D_GND	电源地	
K15	D_GND	电源地	
K16	CORE_1.8	1.8V 电源	
K17	CORE_1.8	1.8V 电源	
K23	VDDA18_DLL	1.8V 电源	
K24	FSDATA24	数据输入与输出端	
K25	VSSA18_DLL	电源地	
K26	FSVREFVSS	参考电压地	
L1	OCM_INT2	中断信号	
L2	OCM_INT1	中断信号	
L3	AVSYNC	ADC 场同步信号输入	
L4	AHSYNC	ADC 行同步信号输入	
L10	D_GND	电源地	
L11	CORE_1.8	1.8V 电源	
L12	D_GND	电源地	
L13	D_GND	电源地	
L14	D_GND	电源地	
L15	D_GND	电源地	
L16	CORE_1.8	1.8V 电源	
L17	D_GND	电源地	
L23	FS_2.5	2.5V 电源	
L24	FSDATA15	数据输入与输出端	
L25	FSDATA16	数据输入与输出端	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
L26	FSDQS	数据滤波	
M1	OCM_UDO	OCM 数据输出	
M2	OCM_UDI	OCM 数据输入	
M3	IR0	遥控信号输入	
M4	IR1	遥控信号输入	
M10	D_GND	电源地	
M11	D_GND	电源地	
M12	D_GND	电源地	
M13	D_GND	电源地	
M23	FS_2.5	2.5V 电源	
M24	FSDATA18	数据输入与输出端	
M25	FSDATA14	数据输入与输出端	
M26	FSDATA17	数据输入与输出端	
N1	VGA_SDA	VGA 数据输入	
N2	VGA_SCL	VGA 时钟输入	
N3	DVI-SDA	DDC 接口，串行数据信号	
N4	DVI-SCL	DDC 接口，串行时钟信号	
N23	FSDATA20	数据输入与输出端	
N24	FSDATA12	数据输入与输出端	
N25	FSDATA19	数据输入与输出端	
N26	FSDATA13	数据输入与输出端	
P1	ROM_CS1	片选信号	
P2	ROM_CS2	片选信号	
P3	MSTR_SDA	主数据输出/输入信号	GM1501 是一种双通道图像和视频处理芯片，主要用于 LCD 显示器和电视一体化产品上，支持画中画技术，分辨率可达 WUXGA，它囊括了所有应用于图像捕捉、处理及显示时钟控制等方面 IC 的功能，其内部集成了高速率的 A-D 转换器、PLL 和高可靠的 DVI 接收器、X86 系列的微控制器，以及 LVDS 转换器等。 应用在海信 GM1501 机心电视上（海信 TLM3277）、长虹 LS08 机心，康佳 LC-TM2611、LC-TM3211、LC-TM3711、LC-TM4211 等液晶电视上
P4	MSTR_SCL	主时钟输出信号	
P23	FS_2.5	2.5V 电源	
P24	FSDATA10	数据输入与输出端	
P25	FSDATA21	数据输入与输出端	
P26	FSDATA11	数据输入与输出端	
R1	ROM_CSn	片选信号	
R2	OCM_REn	读使能信号	
R3	OM_WEn	写使能信号	
R4	EXTCLK	外部时钟输入	
R23	FS_2.5	2.5V 电源	
R24	FSDATA23	数据输入与输出端	
R25	FSDATA9	数据输入与输出端	
R26	FSDATA22	数据输入与输出端	
T1	OCMADDR17	地址输入与输出端口	
T2	OCMADDR18	地址输入与输出端口	
T3	OCMADDR19	地址输入与输出端口	
T4	ROM_CS0	片选信号	
T11	CORE_1.8	1.8V 电源	
T16	CORE_1.8	1.8V 电源	
T17	CORE_1.8	1.8V 电源	
T23	FS_2.5	2.5V 电源	
T26	FSDATA8	数据输入与输出端	
U1	OCMADDR13	地址输入与输出端口	
U2	OCMADDR14	地址输入与输出端口	
U3	OCMADDR15	地址输入与输出端口	
U4	OCMADDR16	地址输入与输出端口	
U10	CORE_1.8	1.8V 电源	
U11	CORE_1.8	1.8V 电源	
U16	CORE_1.8	1.8V 电源	
U17	CORE_1.8	1.8V 电源	
U23	FSCLKn	微分存储时钟输出	
U24	FSCLKp	微分存储时钟输出	
V1	OCMADDR9	地址输入与输出端口	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
V2	OCMADDR10	地址输入与输出端口	GM1501 是一种双通道图像和视频处理芯片，主要用于 LCD 显示器和电视一体化产品上，支持画中画技术，分辨率可达 WUXGA，它囊括了所有应用于图像捕捉、处理及显示时钟控制等方面 IC 的功能，其内部集成了高速率的 A-D 转换器、PLL 和高可靠的 DVI 接收器、X86 系列的微控制器，以及 LVDS 转换器等。 应用在海信 GM1501 机心电视上（海信 TLM3277）、长虹 LS08 机心，康佳 LC-TM2611、LC-TM3211、LC-TM3711、LC-TM4211 等液晶电视上
V3	OCMADDR11	地址输入与输出端口	
V4	OCMADDR12	地址输入与输出端口	
V23	FS_2.5	2.5V 电源	
V24	FSRAS	地址输出	
V25	FSCAS	地址输出	
V26	FSWE	写使能端	
W1	OCMADDR6	地址输入与输出端口	
W2	OCMADDR7	地址输入与输出端口	
W3	OCMADDR8	地址输入与输出端口	
W4	IO_3.3	3.3V 电源	
W23	FS_2.5	2.5V 电源	
W24	FSVREFVSS	参考电压地	
W25	FSVREF	参考电压输入	
W26	FSCKE	时钟使能	
Y1	OCMADDR3	地址输入与输出端口	
Y2	OCMADDR4	地址输入与输出端口	
Y3	OCMADDR5	地址输入与输出端口	
Y4	IO_3.3	3.3V 电源	
Y23	FS_2.5	2.5V 电源	

（223）GM2115/25

引脚号	引脚符号	引 脚 功 能	备　注
1	GPIO17	通用输入与输出端	本集成电路为图形处理电路，采用 208 脚 PQFP 封装
2	RVDD	电源	
3	RVSS	地	
4	GPIO21/IRQn	通用输入与输出端/漏极开路中断输出	
5	RESETn	复位信号（低态有效）	
6	GPIO14/DDC_SCL	通用输入与输出/DDC（显示数据通道）时钟	
7	GPIO15/DDC_SDA	通用输入与输出/DDC（显示数据通道）数据	
8	ROM_ADDR15	ROM 地址输出	
9	ROM_ADDR14	ROM 地址输出	
10	ROM_ADDR13	ROM 地址输出	
11	ROM_ADDR12	ROM 地址输出	
12	ROM_ADDR11	ROM 地址输出	
13	ROM_ADDR10	ROM 地址输出	
14	ROM_ADDR9	ROM 地址输出	
15	ROM_ADDR8	ROM 地址输出	
16	ROM_ADDR7	ROM 地址输出	
17	ROM_ADDR6	ROM 地址输出	
18	ROM_ADDR5	ROM 地址输出	
19	ROM_ADDR4	ROM 地址输出	
20	RVDD	电源	
21	RVSS	地	
22	ROM_ADDR3	ROM 地址输出	
23	ROM_ADDR2	ROM 地址输出	
24	ROM_ADDR1	ROM 地址输出	
25	ROM_ADDR0	ROM 地址输出	
26	CVDD_2.5	电源	
27	CVSS	地	
28	ROM_DATA7	外部 PROM 数据输入	
29	ROM_DATA6	外部 PROM 数据输入	
30	ROM_DATA5	外部 PROM 数据输入	
31	ROM_DATA4	外部 PROM 数据输入	
32	ROM_DATA3	外部 PROM 数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
33	ROM_DATA2	外部 PROM 数据输入	
34	ROM_DATA1	外部 PROM 数据输入	
35	ROM_DATA0	外部 PROM 数据输入	
36	ROM_Oen	外部 PROM 数据输出使能	
37	RVDD	电源	
38	RVSS	地	
39	GPIO8/IRQINn	通用输入与输出/中断信号输入	
40	GPIO0/PWM0	通用输入与输出/脉冲宽度调制	
41	GPIO1/PWM1	通用输入与输出/脉冲宽度调制	
42	GPIO2/PWM2	通用输入与输出/脉冲宽度调制	
43	GPIO3/TIMER1	通用输入与输出/定时器 1 时钟输入	
44	GPIO4/UART_D1	通用输入与输出/UART 数据输出	
45	GPIO5/UART_D0	通用输入与输出/UART 数据输出	
46	GPIO6/TCON_SHC	通用输入与输出/定时器 TCON 输出电路控制	
47	GPIO7/TCON_TDIV	通用输入与输出/TCON 行定时信号	
48	GPIO9/TCON_ROE2	通用输入与输出/TCON 行输出使能	
49	GPIO10/TCON_ROE3	通用输入与输出/TCON 行输出使能	
50	GPIO11/ROM_WEn	通用输入与输出/ROM 写使能	
51	GPIO12/NVRAM_SDA	通用输入与输出/数据线	
52	GPIO13/NVRAM_SCL	通用输入与输出/时钟线	
53	RVDD	电源	
54	RVSS	地	
55	PD0/ER0	面板或 TCON 输出数据（红基色，偶数）	
56	PD1/ER1	面板或 TCON 输出数据（红基色，偶数）	
57	PD2/ER2	面板或 TCON 输出数据（红基色，偶数）	
58	PD3/ER3	面板或 TCON 输出数据（红基色，偶数）	
59	PD4/ER4	面板或 TCON 输出数据（红基色，偶数）	本集成电路为图形处理电路，采用 208 脚 PQFP 封装
60	PD5/ER5	面板或 TCON 输出数据（红基色，偶数）	
61	PD6/ER6	面板或 TCON 输出数据（红基色，偶数）	
62	PD7/ER7	面板或 TCON 输出数据（红基色，偶数）	
63	PD8/EG0	面板或 TCON 输出数据（绿基色，偶数）	
64	PD9/EG1	面板或 TCON 输出数据（绿基色，偶数）	
65	PD10/EG2	面板或 TCON 输出数据（绿基色，偶数）	
66	PD11/EG3	面板或 TCON 输出数据（绿基色，偶数）	
67	RVDD	电源	
68	RVSS	地	
69	PD12/EG4	面板或 TCON 输出数据（绿基色，偶数）	
70	PD13/EG5	面板或 TCON 输出数据（绿基色，偶数）	
71	PD14/EG6	面板或 TCON 输出数据（绿基色，偶数）	
72	PD15/EG7	面板或 TCON 输出数据（绿基色，偶数）	
73	PD16/EB0	面板或 TCON 输出数据（蓝基色，偶数）	
74	PD17/EB1	面板或 TCON 输出数据（蓝基色，偶数）	
75	PD18/EB2	面板或 TCON 输出数据（蓝基色，偶数）	
76	PD19/EB3	面板或 TCON 输出数据（蓝基色，偶数）	
77	PD20/EB4	面板或 TCON 输出数据（蓝基色，偶数）	
78	PD21/EB5	面板或 TCON 输出数据（蓝基色，偶数）	
79	PD22/EB6	面板或 TCON 输出数据（蓝基色，偶数）	
80	PD23/EB7	面板或 TCON 输出数据（蓝基色，偶数）	
81	RVDD	电源	
82	RVSS	地	
83	PD24/OR0	面板或 TCON 输出数据（红基色，奇数）	
84	PD25/OR1	面板或 TCON 输出数据（红基色，奇数）	
85	PD26/OR2	面板或 TCON 输出数据（红基色，奇数）	
86	PD27/OR3	面板或 TCON 输出数据（红基色，奇数）	
87	PD28/OR4	面板或 TCON 输出数据（红基色，奇数）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
88	CVDD_2.5	电源	
89	CVSS	地	
90	PD29/OR5	面板或 TCON 输出数据（红基色，奇数）	
91	PD30/OR6	面板或 TCON 输出数据（红基色，奇数）	
92	PD31/OR7	面板或 TCON 输出数据（红基色，奇数）	
93	PD32/OG0	面板或 TCON 输出数据（绿基色，奇数）	
94	PD33/OG1	面板或 TCON 输出数据（绿基色，奇数）	
95	PD34/OG2	面板或 TCON 输出数据（绿基色，奇数）	
96	PD35/OG3	面板或 TCON 输出数据（绿基色，奇数）	
97	RVDD	电源	
98	RVSS	地	
99	PD36/OG4	面板或 TCON 输出数据（绿基色，奇数）	
100	PD37/OG5	面板或 TCON 输出数据（绿基色，奇数）	
101	PD38/OG6	面板或 TCON 输出数据（绿基色，奇数）	
102	PD39/OG7	面板或 TCON 输出数据（绿基色，奇数）	
103	PD40/OB0	面板或 TCON 输出数据（蓝基色，奇数）	
104	PD41/OB1	面板或 TCON 输出数据（蓝基色，奇数）	
105	PD42/OB2	面板或 TCON 输出数据（蓝基色，奇数）	
106	PD43/OB3	面板或 TCON 输出数据（蓝基色，奇数）	
107	PD44/OB4	面板或 TCON 输出数据（蓝基色，奇数）	
108	PD45/OB5	面板或 TCON 输出数据（蓝基色，奇数）	
109	PD46/OB6	面板或 TCON 输出数据（蓝基色，奇数）	
110	PD47/OB7	面板或 TCON 输出数据（蓝基色，奇数）	
111	RVDD	电源	
112	RVSS	地	
113	PPWR	面板电源控制	
114	PBIAS	面板偏置控制	本集成电路为图形处理电路，采用 208 脚 PQFP 封装
115	DEN/TCON_ECLK	面板显示启用/TCON 偶数列驱动器总线时钟	
116	DHS/TCON_LP	面板行同步/TCON 负载脉冲	
117	DVS/TCON_FSYNC	面板场同步/TCON 帧同步	
118	DCLK/TCON_OCLK	面板输出时钟或 TCON 奇数列驱动器总线时钟	
119	TCON_OSP	奇数启动脉冲	
120	TCON_OPOL	奇数极性	
121	TCON_OINV	奇数数据传输反相	
122	TCON_ESP	偶数启动脉冲	
123	TCON_EPOL	偶数极性	
124	TCON_EINV	偶数数据传输反相	
125	TCON_RSP2	行启动脉冲（为 2 电压行驱动）	
126	TCON_RSP3	行启动脉冲（为 3 电压行驱动）	
127	TCON_RCLK	行移位时钟	
128	TCON_ROE	行输出启用	
129	RVDD	电源	
130	RVSS	地	
131	Reserved	保留	
132	Reserved	保留	
133	CVSS	地	
134	CVDD_2.5	电源	
135	CVSS	地	
136	VSYNC	ADC 输入场同步输入	
137	HSYNC	ADC 输入行同步输入	
138	VSS_SDDS	地	
139	VDD_SDDS	电源	
140	AVSS_SDDS	地	
141	AVDD_SDDS	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
142	N/C	空脚	
143	VSS_DDDS	地	
144	VDD_DDDS	电源	
145	AVSS_DDDS	地	
146	AVDD_DDDS	电源	
147	VSS_RPLL	地	
148	VDD_RPLL	电源（3.3V）	
149	AVSS_RPLL	地	
150	AVDD_RPLL	电源	
151	XTAL	系统晶振输出	
152	TCLK	参考时钟	
153	VDD2_ADC_2.5	电源	
154	GND2_ADC	地	
155	VDD1_ADC_2.5	电源（2.5V）	
156	GND1_ADC	地	
157	SGND_ADC	地	
158	AGND_ADC	地	
159	ADC_TEST	模拟测试输出	
160	AVDD_ADC	电源（3.3V）	
161	AGND_BLUE	地	
162	BLUE−	蓝通道负模拟输入	
163	BLUE+	蓝通道正模拟输入	
164	AVDD_BLUE	电源（3.3V）	
165	AGND_GREEN	地	
166	GREEN−	绿通道负模拟输入	
167	GREEN+	绿通道正模拟输入	
168	AVDD_GREEN	电源（3.3V）	本集成电路为图形处理电路，采用 208 脚 PQFP 封装
169	AGND_RED	红通道模拟地	
170	RED−	红通道负模拟输入	
171	RED+	红通道正模拟输入	
172	AVDD_RED	电源（3.3V）	
173	Reserved	保留	
174	Reserved	保留	
175	Reserved	保留	
176	Reserved	保留	
177	Reserved	保留	
178	Reserved	保留	
179	Reserved	保留	
180	Reserved	保留	
181	Reserved	保留	
182	Reserved	保留	
183	Reserved	保留	
184	Reserved	保留	
185	Reserved	保留	
186	Reserved	保留	
187	Reserved	保留	
188	Reserved	保留	
189	Reserved	保留	
190	Reserved	保留	
191	Reserved	保留	
192	Reserved	保留	
193	Reserved	保留	
194	Reserved	保留	
195	Reserved	保留	
196	Reserved	保留	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
197	Reserved	保留	本集成电路为图形处理电路，采用 208 脚 PQFP 封装
198	Reserved	保留	
199	Reserved	保留	
200	N/C	空脚	
201	CLKOUT	时钟输出	
202	CVSS	地	
203	CVDD_2.5	电源	
204	GPIO22/HCLK	通用输入与输出端/2 线串行主机接口时钟	
205	GPIO16/HFSn	通用输入与输出端/2 线串行主机接口数据信号	
206	GPIO20	通用输入与输出端	
207	GPIO19	通用输入与输出端	
208	GPIO18	通用输入与输出端	

（224）GM2121

引脚号	引脚符号	引 脚 功 能	备　注
1	ROM_DATA5	兼容外部 PROM 数据输入	该集成电路为图形处理芯片，采用 160 脚 PQFP 封装，$V_{VDD3.3}$ 电压为 3.0～3.3～3.6V、$V_{VDD2.5}$ 电压为 2.25～2.5～2.75V、工作温度为 0～70℃
2	ROM_DATA4	兼容外部 PROM 数据输入	
3	ROM_DATA3	兼容外部 PROM 数据输入	
4	ROM_DATA2	兼容外部 PROM 数据输入	
5	ROM_DATA1	兼容外部 PROM 数据输入	
6	ROM_DATA0	兼容外部 PROM 数据输入	
7	ROM_OEn	外部 PROM 数据输出使能	
8	GPIO22/HCLK	通用输入与输出/2 线串行主机接口时钟	
9	GPIO16/HFSn	通用输入与输出/2 线串行主机接口数据	
10	GPIO20/HDATA3	通用输入与输出/数据	
11	GPIO19/HDATA2	通用输入与输出/数据	
12	GPIO18/HDATA1	通用输入与输出/数据	
13	GPIO17/HDATA0	通用输入与输出/数据	
14	RVDD_3.3	电源	
15	CRVSS	地	
16	GPIO21/IRQn	通用输入与输出/中断输出（低态有效）	
17	RESETn	有源低硬件复位信号	
18	GPIO15/DDC_SCL	通用输入与输出/DDC（显示数据通道）时钟信号	
19	GPIO14/DDC_SDA	通用输入与输出/ DDC（显示数据通道）数据信号	
20	CVDD_2.5	电源	
21	CRVSS	地	
22	GPIO8/IRQINn	通用输入与输出/中断输入（低态有效）	
23	GPIO0/PWM0	通用输入与输出/PWM 输出信号	
24	GPIO1/PWM1	通用输入与输出/PWM 输出信号	
25	GPIO2/PWM2	通用输入与输出/PWM 输出信号	
26	GPIO3/PWM3	通用输入与输出/PWM 输出信号	
27	GPIO4/UART_DI	通用输入与输出/UART 数据输入信号	
28	GPIO5/UART_DO	通用输入与输出/UART 数据输出信号	
29	GPIO6	通用输入与输出	
30	RVDD_3.3	电源	
31	CRVSS	地	
32	GPIO7	通用输入与输出	
33	GPIO9	通用输入与输出	
34	GPIO10	通用输入与输出	
35	GPIO11/ROM_WEn	通用输入与输出/ROM 写使能	
36	GPIO12/NVRAM_SDA	通用输入与输出/ NVRAM（非可变性 RAM）数据信号	
37	GPIO13/NVRAM_SCL	通用输入与输出/ NVRAM（非可变性 RAM）时钟信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
38	STI_TM1	测试（接地）	
39	STI_TM2	测试（接地）	
40	PPWR	面板电源控制	
41	PBIAS	面板偏置控制	
42	CRVSS	地	
43	CVDD_2.5	电源	
44	CRVSS	地	
45	VCO_LV	测试（未用）	
46	AVDD_OUT_LV_E_2.5	LVDS 输出缓冲模拟电源	
47	AVSS_OUT_LV_E	芯片 LVDS 输出缓冲模拟地	
48	CH3P_LV_E	偶数 LVDS 通道 3（正）	
49	CH3N_LV_E	偶数 LVDS 通道 3（负）	
50	CLKP_LV_E	偶数 LVDS 时钟（正）	
51	CLKN_LV_E	偶数 LVDS 时钟（负）	
52	CH2P_LV_E	偶数 LVDS 通道 2（正）	
53	CH2N_LV_E	偶数 LVDS 通道 2（负）	
54	CH1P_LV_E	偶数 LVDS 通道 1（正）	
55	CH1N_LV_E	偶数 LVDS 通道 1（负）	
56	CH0P_LV_E	偶数 LVDS 通道 0（正）	
57	CH0N_LV_E	偶数 LVDS 通道 0（负）	
58	AVSS_OUT_LV_E	芯片 LVDS 发送器模拟地	
59	AVDD_OUT_LV_E_2.5	LVDS 输出缓冲模拟电源	
60	AVSS_LV_E	芯片 LVDS 发送器模拟地	
61	AVDD_LV_E_2.5	芯片 LVDS 发送器模拟电源	
62	AVSS_OUT_LV_O	芯片 LVDS 输出缓冲模拟地	
63	AVDD_OUT_LV_O_2.5	芯片 LVDS 输出缓冲模拟电源	该集成电路为图形处理芯片，采用 160 脚 PQFP 封装，$V_{VDD3.3}$ 电压为 3.0～3.3～3.6V、$V_{VDD2.5}$ 电压为 2.25～2.5～2.75V、工作温度为 0～70℃
64	CH3P_LV_O	奇数 LVDS 通道 3（正）	
65	CH3N_LV_O	奇数 LVDS 通道 3（负）	
66	CLKP_LV_O	奇数 LVDS 时钟（正）	
67	CLKN_LV_O	奇数 LVDS 时钟（负）	
68	CH2P_LV_O	奇数 LVDS 通道 2（正）	
69	CH2N_LV_O	奇数 LVDS 通道 2（负）	
70	CH1P_LV_O	奇数 LVDS 通道 1（正）	
71	CH1N_LV_O	奇数 LVDS 通道 1（负）	
72	CH0P_LV_O	奇数 LVDS 通道 0（正）	
73	CH0N_LV_O	奇数 LVDS 通道 0（负）	
74	AVDD_OUT_LV_O_2.5	芯片 LVDS 输出缓冲模拟电源	
75	AVSS_OUT_LV_O	芯片 LVDS 输出缓冲模拟地	
76	AVSS_LV_O	芯片 LVDS 发送器模拟地	
77	AVDD_LV_O_2.5	芯片 LVDS 发送器模拟电源	
78	CRVSS	地	
79	CVDD_2.5	电源	
80	RESERVED	测试（未用）	
81	RESERVED	测试（未用）	
82	RESERVED	测试（未用）	
83	RESERVED	测试（未用）	
84	RESERVED	测试（未用）	
85	RESERVED	测试（未用）	
86	RESERVED	测试（未用）	
87	RESERVED	测试（未用）	
88	GPO0	通用输出	
89	GPO1	通用输出	
90	RVDD_3.3	电源	
91	CRVSS	地	
92	GPO2	通用输出	
93	GPO3	通用输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
94	GPO4	通用输出	
95	GPO5	通用输出	
96	GPO6	通用输出	
97	GPO7	通用输出	
98	CVDD_2.5	电源	
99	CRVSS	地	
100	VSYNC	ADC 输入场同步输入	
101	HSYNC	ADC 输入行同步输入	
102	TCLK	晶体振荡器参考时钟	
103	XTAL	晶体振荡器输出	
104	AVDD_RPLL_3.3	DDS PLL 参考模拟电源	
105	AVSS_RPLL	DDS PLL 参考模拟地	
106	VDD_DPLL_3.3	数字电源	
107	VSS_DPLL	数字地	
108	AVDD_DDDS_3.3	DDS 模拟电源	
109	AVSS_DDDS	DDS 模拟地	
110	VDD_DDDS_3.3	DDS 电源	
111	VSS_DDDS	DDS 数字地	
112	VBUFC	测试（未用）	
113	AVDD_SDDS_3.3	DDS 源极模拟电源	
114	AVSS_SDDS	DDS 源极模拟地	
115	VDD_SDDS_3.3	DDS 源极电源	
116	VSS_SDDS	DDS 源极地	
117	VDD2_ADC_2.5	ADC 电源	
118	GND2_ADC	ADC 地	该集成电路为图形处理芯片，采用 160 脚 PQFP 封装，$V_{VDD3.3}$ 电压为 3.0～3.3～3.6V、$V_{VDD2.5}$ 电压为 2.25～2.5～2.75V、工作温度为 0～70℃
119	VDD1_ADC_2.5	ADC 电源	
120	GND2_ADC	ADC 地	
121	SGND_ADC	ADC 信号地	
122	AGND_ADC	ADC 模拟地	
123	ADC_TEST	ADC 模拟测试输出	
124	AVDD_ADC_3.3	ADC 模拟电源	
125	AGND_BLUE	蓝色通道模拟地	
126	BLUE−	蓝色通道负模拟输入	
127	BLUE+	蓝色通道正模拟输入	
128	AVDD_BLUE_3.3	蓝色通道模拟电源	
129	AGND_GREEN	绿色通道模拟地	
130	GREEN−	绿色通道负模拟输入	
131	GREEN+	绿色通道正模拟输入	
132	AVDD_GREEN_3.3	绿色通道模拟电源	
133	AGND_RED	红色通道模拟地	
134	RED−	红色通道负模拟输入	
135	RED+	红色通道正模拟输入	
136	AVDD_RED_3.3	红色通道模拟电源	
137	CRVSS	地	
138	CVDD_2.5	电源	
139	ROM_ADDR15	ROM 地址输出	
140	ROM_ADDR14	ROM 地址输出	
141	ROM_ADDR13	ROM 地址输出	
142	ROM_ADDR12	ROM 地址输出	
143	RVDD_3.3	电源	
144	CRVSS	地	
145	ROM_ADDR11	ROM 地址输出	
146	ROM_ADDR10	ROM 地址输出	
147	ROM_ADDR9	ROM 地址输出	
148	ROM_ADDR8	ROM 地址输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
149	ROM_ADDR7	ROM 地址输出	该集成电路为图形处理芯片，采用 160 脚 PQFP 封装，$V_{VDD3.3}$ 电压为 3.0～3.3～3.6V、$V_{VDD2.5}$ 电压为 2.25～2.5～2.75V、工作温度为 0～70℃
150	ROM_ADDR6	ROM 地址输出	
151	ROM_ADDR5	ROM 地址输出	
152	ROM_ADDR4	ROM 地址输出	
153	ROM_ADDR3	ROM 地址输出	
154	ROM_ADDR2	ROM 地址输出	
155	ROM_ADDR1	ROM 地址输出	
156	ROM_ADDR0	ROM 地址输出	
157	RVDD_3.3	电源	
158	CRVSS	地	
159	ROM_DATA7	兼容外部 PROM 数据输入	
160	ROM_DATA6	兼容外部 PROM 数据输入	

（225）GM5020

引脚号	引脚符号	引 脚 功 能	备 注
B10	REXT	外部接电阻	该集成电路为图像处理芯片，采用 292 引脚和 27mm×27mm 的 PBGA 封装形式
E1	RED+	红通道正模拟输入	
E2	RED−	红通道负模拟输入	
D2	GREEN+	绿通道正模拟输入	
D1	GREEN−	绿通道负模拟输入	
C1	BLUE+	蓝通道正模拟输入	
C2	BLUE−	蓝通道负模拟输入	
L2	HSYNC	ADC 输入行同步或复合同步输入	
K1	VSYNC	ADC 输入场同步	
B10	REXT	外部接电阻	
C10	RX2+	DVI 输入通道 2 正部分（红色数据）	
D10	RX2−	DVI 输入通道 2 负部分（红色数据）	
C9	RX1+	DVI 输入通道 1 正部分（绿色数据）	
D9	RX1−	DVI 输入通道 1 负部分（绿色数据）	
C8	RX0+	DVI 输入通道 0 正部分（蓝色数据）	
D8	RX0−	DVI 输入通道 0 负部分（蓝色数据）	
C6	RXC+	DVI 输入时钟正部分	
D6	RXC−	DVI 输入时钟负部分	
N2	DDC_SCL	DDC（显示数据通道）时钟信号	
N3	DDC_SDA	DDC（显示数据通道）数据信号	
J4	TCLK	时钟信号（反馈连接晶体）	
H4	XTAL	晶体/振荡器输入	
A12	VCLK	视频解码器输入采样时钟（27MHz）	
B12	YUV7	输入 YUB 数据	
C12	YUV6	输入 YUB 数据	
A13	YUV5	输入 YUB 数据	
B13	YUV4	输入 YUB 数据	
C13	YUV3	输入 YUB 数据	
A14	YUV2	输入 YUB 数据	
B14	YUV1	输入 YUB 数据	
C14	YUV0	输入 YUB 数据	
P1	HCLK/ SCL	主协议输入时钟/2 线模式时钟信号	
P2	HFSn/ SDA	6 线半字节模式主协议帧信号/4 线模式数据信号	
P3	HDATA3	6 线模式主协议数据半字节	
P4	HDATA2	6 线模式主协议数据半字节	
R1	HDATA1	6 线模式主协议数据半字节	
R2	HDATA0	6 线模式主协议数据半字节	
R3	IRQn	中断输出	
R4	IRQINn/ GPIO8	中断输入/通用输入与输出端	
T1	RESETn	硬件复位信号（低态有效）	
L3	EXTCLK	外部时钟	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
N1	GPIO0/ PWM0	通用输入与输出端/脉冲宽度调制	
M4	GPIO1/ PWM1	通用输入与输出端/脉冲宽度调制	
M3	GPIO2	通用输入与输出端	
M2	GPIO3	通用输入与输出端	
M1	GPIO4	通用输入与输出端	
L1	GPIO5	通用输入与输出端	
G18	GPIO6/ DFSYNCn	通用输入与输出端/同步信号	
G19	GPIO7/ DOVL	通用输入与输出端	
G20	DCLK	显示输出时钟	
F19	DVS	显示场同步	
F20	DHS	显示行同步	
F18	DEN	显示启用帧输出背景窗口	
H17	DARED7	显示输出红色数据	
H18	DARED6	显示输出红色数据	
H19	DARED5	显示输出红色数据	
H20	DARED4	显示输出红色数据	
J18	DARED3	显示输出红色数据	
J19	DARED2	显示输出红色数据	
J20	DARED1	显示输出红色数据	
K18	DARED0	显示输出红色数据	
K19	DAGRN7	显示输出绿色数据	
K20	DAGRN6	显示输出绿色数据	
L20	DAGRN5	显示输出绿色数据	
L19	DAGRN4	显示输出绿色数据	
L18	DAGRN3	显示输出绿色数据	
M20	DAGRN2	显示输出绿色数据	
M19	DAGRN1	显示输出绿色数据	
M18	DAGRN0	显示输出绿色数据	该集成电路为图像处理芯片，采用 292 引脚和 27mm×27mm 的 PBGA 封装形式
N20	DABLU7	显示输出蓝色数据	
N19	DABLU6	显示输出蓝色数据	
N18	DABLU5	显示输出蓝色数据	
P20	DABLU4	显示输出蓝色数据	
P19	DABLU3	显示输出蓝色数据	
P18	DABLU2	显示输出蓝色数据	
R20	DABLU1	显示输出蓝色数据	
R19	DABLU0	显示输出蓝色数据	
A15	DBRED7	显示输出红色数据	
B15	DBRED6	显示输出红色数据	
C15	DBRED5	显示输出红色数据	
A16	DBRED4	显示输出红色数据	
B16	DBRED3	显示输出红色数据	
C16	DBRED2	显示输出红色数据	
A17	DBRED1	显示输出红色数据	
B17	DBRED0	显示输出红色数据	
C17	DBGRN7	显示输出绿色数据	
A18	DBGRN6	显示输出绿色数据	
B18	DBGRN5	显示输出绿色数据	
C18	DBGRN4	显示输出绿色数据	
A19	DBGRN3	显示输出绿色数据	
A20	DBGRN2	显示输出绿色数据	
B19	DBGRN1	显示输出绿色数据	
B20	DBGRN0	显示输出绿色数据	
C19	DBBLU7	显示输出蓝色数据	
C20	DBBLU6	显示输出蓝色数据	
D18	DBBLU5	显示输出蓝色数据	
D19	DBBLU4	显示输出蓝色数据	
D20	DBBLU3	显示输出蓝色数据	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
E18	DBBLU2	显示输出蓝色数据	
E19	DBBLU1	显示输出蓝色数据	
E20	DBBLU0	显示输出蓝色数据	
T3	FSCLK	SDRAM 时钟	
U1	FSCKE	SDRAM 时钟启用	
V1	FSRAS	SDRAM 行地址选通	
U3	FSCAS	SDRAM 列地址选通	
U2	FSWE	SDRAM 写启用	
W12	FSDQM3	SDRAM 数据掩膜	
V12	FSDQM2	SDRAM 数据掩膜	
Y8	FSDQM1	SDRAM 数据掩膜	
W8	FSDQM0	SDRAM 数据掩膜	
V2	FSADDR13	SDRAM 复用地址总线	
W1	FSADDR12	SDRAM 复用地址总线	
Y1	FSADDR11	SDRAM 复用地址总线	
W2	FSADDR10	SDRAM 复用地址总线	
Y2	FSADDR9	SDRAM 复用地址总线	
V3	FSADDR8	SDRAM 复用地址总线	
W3	FSADDR7	SDRAM 复用地址总线	
Y3	FSADDR6	SDRAM 复用地址总线	
V4	FSADDR5	SDRAM 复用地址总线	
W4	FSADDR4	SDRAM 复用地址总线	
Y4	FSADDR3	SDRAM 复用地址总线	
V5	FSADDR2	SDRAM 复用地址总线	
W5	FSADDR1	SDRAM 复用地址总线	
Y5	FSADDR0	SDRAM 复用地址总线	
R18	FSDATA47	SDRAM 数据总线	该集成电路为图像处理芯片，采用 292 引脚和 27mm×27mm 的 PBGA 封装形式
T20	FSDATA46	SDRAM 数据总线	
T19	FSDATA45	SDRAM 数据总线	
T18	FSDATA44	SDRAM 数据总线	
U20	FSDATA43	SDRAM 数据总线	
U19	FSDATA42	SDRAM 数据总线	
U18	FSDATA41	SDRAM 数据总线	
V20	FSDATA40	SDRAM 数据总线	
V19	FSDATA39	SDRAM 数据总线	
W20	FSDATA38	SDRAM 数据总线	
Y20	FSDATA37	SDRAM 数据总线	
W19	FSDATA36	SDRAM 数据总线	
Y19	FSDATA35	SDRAM 数据总线	
V18	FSDATA34	SDRAM 数据总线	
W18	FSDATA33	SDRAM 数据总线	
Y18	FSDATA32	SDRAM 数据总线	
V17	FSDATA31	SDRAM 数据总线	
W17	FSDATA30	SDRAM 数据总线	
Y17	FSDATA29	SDRAM 数据总线	
V16	FSDATA28	SDRAM 数据总线	
W16	FSDATA27	SDRAM 数据总线	
Y16	FSDATA26	SDRAM 数据总线	
V15	FSDATA25	SDRAM 数据总线	
W15	FSDATA24	SDRAM 数据总线	
Y15	FSDATA23	SDRAM 数据总线	
V14	FSDATA22	SDRAM 数据总线	
W14	FSDATA21	SDRAM 数据总线	
Y14	FSDATA20	SDRAM 数据总线	
V13	FSDATA19	SDRAM 数据总线	
W13	FSDATA18	SDRAM 数据总线	
Y13	FSDATA17	SDRAM 数据总线	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
Y12	FSDATA16	SDRAM 数据总线	
V11	FSDATA15	SDRAM 数据总线	
W11	FSDATA14	SDRAM 数据总线	
Y11	FSDATA13	SDRAM 数据总线	
Y10	FSDATA12	SDRAM 数据总线	
W10	FSDATA11	SDRAM 数据总线	
V10	FSDATA10	SDRAM 数据总线	
Y9	FSDATA9	SDRAM 数据总线	
W9	FSDATA8	SDRAM 数据总线	
V9	FSDATA7	SDRAM 数据总线	
V8	FSDATA6	SDRAM 数据总线	
Y7	FSDATA5	SDRAM 数据总线	
W7	FSDATA4	SDRAM 数据总线	
V7	FSDATA3	SDRAM 数据总线	
Y6	FSDATA2	SDRAM 数据总线	
W6	FSDATA1	SDRAM 数据总线	
V6	FSDATA0	SDRAM 数据总线	
F3	PLLGND	模拟 PLL/DDS 地	
G2	PLLGND	模拟 PLL/DDS 地	
G4	PLLGND	模拟 PLL/DDS 地	
H2	PLLGND	模拟 PLL/DDS 地	
H3	PLLGND	模拟 PLL/DDS 地	
J2	PLLGND	模拟 PLL/DDS 地	
K3	PLLGND	模拟 PLL/DDS 地	
F2	PLLVDD_3.3	模拟 PLL/DDS 3.3V 电源	
F4	PLLVDD_3.3	模拟 PLL/DDS 3.3V 电源	
G1	PLLVDD_3.3	模拟 PLL/DDS 3.3V 电源	
G3	PLLVDD_3.3	模拟 PLL/DDS 3.3V 电源	
H1	PLLVDD_3.3	模拟 PLL/DDS 3.3V 电源	
J1	PLLVDD_3.3	模拟 PLL/DDS 3.3V 电源	
J3	PLLVDD_3.3	模拟 PLL/DDS 3.3V 电源	
A2	AGND	地	
A3	AGND	地	
A4	AGND	地	
B1	AGND	地	
B3	AGND	地	
B4	AGND	地	
C4	AGND	地	
C5	AGND	地	
C7	AGND	地	
C11	AGND	地	
D4	AGND	地	
D5	AGND	地	
D7	AGND	地	
D11	AGND	地	
E4	AGND	地	
A6	AVDD_2.5	模拟 2.5V 电源	
A7	AVDD_2.5	模拟 2.5V 电源	
A8	AVDD_2.5	模拟 2.5V 电源	
A9	AVDD_2.5	模拟 2.5V 电源	
A10	AVDD_2.5	模拟 2.5V 电源	
A11	AVDD_2.5	模拟 2.5V 电源	
B2	AVDD_3.3	模拟 3.3V 电源	
B6	AVDD_3.3	模拟 3.3V 电源	
B7	AVDD_3.3	模拟 3.3V 电源	
B8	AVDD_3.3	模拟 3.3V 电源	
B9	AVDD_3.3	模拟 3.3V 电源	

该集成电路为图像处理芯片，采用 292 引脚和 27mm×27mm 的 PBGA 封装形式

（续）

引脚号	引脚符号	引 脚 功 能	备 注
B11	AVDD_3.3	模拟 3.3V 电源	
C3	AVDD_3.3	模拟 3.3V 电源	
D3	AVDD_3.3	模拟 3.3V 电源	
E3	AVDD_3.3	模拟 3.3V 电源	
H8	DGND	数字地	
H9	DGND	数字地	
H10	DGND	数字地	
H11	DGND	数字地	
H12	DGND	数字地	
H13	DGND	数字地	
J8	DGND	数字地	
J9	DGND	数字地	
J10	DGND	数字地	
J11	DGND	数字地	
J12	DGND	数字地	
J13	DGND	数字地	
K8	DGND	数字地	
K9	DGND	数字地	
K10	DGND	数字地	
K11	DGND	数字地	
K12	DGND	数字地	
K13	DGND	数字地	
L8	DGND	数字地	
L9	DGND	数字地	
L10	DGND	数字地	
L11	DGND	数字地	
L12	DGND	数字地	该集成电路为图像处理芯片，采用 292 引脚和 27mm×27mm 的 PBGA 封装形式
L13	DGND	数字地	
M8	DGND	数字地	
M9	DGND	数字地	
M10	DGND	数字地	
M11	DGND	数字地	
M12	DGND	数字地	
M13	DGND	数字地	
N8	DGND	数字地	
N9	DGND	数字地	
N10	DGND	数字地	
N11	DGND	数字地	
N12	DGND	数字地	
N13	DGND	数字地	
T2	DGND	数字地	
D17	DVDD_2.5	数字 2.5V 电源	
D14	DVDD_2.5	数字 2.5V 电源	
D12	DVDD_2.5	数字 2.5V 电源	
F17	DVDD_2.5	数字 2.5V 电源	
K4	DVDD_2.5	数字 2.5V 电源	
K17	DVDD_2.5	数字 2.5V 电源	
M17	DVDD_2.5	数字 2.5V 电源	
N4	DVDD_2.5	数字 2.5V 电源	
P17	DVDD_2.5	数字 2.5V 电源	
T17	DVDD_2.5	数字 2.5V 电源	
U4	DVDD_2.5	数字 2.5V 电源	
U7	DVDD_2.5	数字 2.5V 电源	
U9	DVDD_2.5	数字 2.5V 电源	
U11	DVDD_2.5	数字 2.5V 电源	
U14	DVDD_2.5	数字 2.5V 电源	
U16	DVDD_2.5	数字 2.5V 电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
D16	DVDD_3.3	数字 3.3V 电源	该集成电路为图像处理芯片，采用 292 引脚和 27mm×27mm 的 PBGA 封装形式
D15	DVDD_3.3	数字 3.3V 电源	
D13	DVDD_3.3	数字 3.3V 电源	
E17	DVDD_3.3	数字 3.3V 电源	
G17	DVDD_3.3	数字 3.3V 电源	
J17	DVDD_3.3	数字 3.3V 电源	
L4	DVDD_3.3	数字 3.3V 电源	
L17	DVDD_3.3	数字 3.3V 电源	
N17	DVDD_3.3	数字 3.3V 电源	
R17	DVDD_3.3	数字 3.3V 电源	
T4	DVDD_3.3	数字 3.3V 电源	
U5	DVDD_3.3	数字 3.3V 电源	
U6	DVDD_3.3	数字 3.3V 电源	
U8	DVDD_3.3	数字 3.3V 电源	
U10	DVDD_3.3	数字 3.3V 电源	
U12	DVDD_3.3	数字 3.3V 电源	
U13	DVDD_3.3	数字 3.3V 电源	
U15	DVDD_3.3	数字 3.3V 电源	
U17	DVDD_3.3	数字 3.3V 电源	

（226）GM5115

引脚号	引脚符号	引 脚 功 能	备　注
1	GPIO17	通用输入/输出	1. 封装：采用 208 脚 PQFP 封装 2. 用途：GM5115 是 XGA/SXGA 液晶显示器面板控制器，它内部集成的功能包括：高速三通道 ADC 及 PLL 时钟信号发生器、高可靠 DVI 数字输入信号接收器、高质量的图像缩放处理引擎、OSD 处理器、片载微处理器（MCU）、可编程液晶显示板定时信号控制器 TCON 3. 应用领域：液晶显示器与液晶电视上 4. 关键参数：AVDD 引脚与 RVDD 引脚电压为 3.15～3.3～3.45V，VDD 引脚与 CVDD 引脚电压为 2.35～2.5～2.65V，工作温度为 0～70℃
2	RVDD	电源	
3	RVSS	地	
4	GPIO21/IRQn	通用输入与输出/OCM 中断输出	
5	RESETn	有源低硬件复位	
6	GPIO14/DDC_SCL	通用输入与输出/DDC（显示数据通道）时钟	
7	GPIO15/DDC_SDA	通用输入与输出/DDC（显示数据通道）数据	
8	ROM_ADDR15	ROM 地址输出	
9	ROM_ADDR14	ROM 地址输出	
10	ROM_ADDR13	ROM 地址输出	
11	ROM_ADDR12	ROM 地址输出	
12	ROM_ADDR11	ROM 地址输出	
13	ROM_ADDR10	ROM 地址输出	
14	ROM_ADDR9	ROM 地址输出	
15	ROM_ADDR8	ROM 地址输出	
16	ROM_ADDR7	ROM 地址输出	
17	ROM_ADDR6	ROM 地址输出	
18	ROM_ADDR5	ROM 地址输出	
19	ROM_ADDR4	ROM 地址输出	
20	RVDD	电源	
21	RVSS	地	
22	ROM_ADDR3	ROM 地址输出	
23	ROM_ADDR2	ROM 地址输出	
24	ROM_ADDR1	ROM 地址输出	
25	ROM_ADDR0	ROM 地址输出	
26	CVDD_2.5	电源	
27	CVSS	地	
28	ROM_DATA7	外部 PROM 数据输入	
29	ROM_DATA6	外部 PROM 数据输入	
30	ROM_DATA5	外部 PROM 数据输入	
31	ROM_DATA4	外部 PROM 数据输入	
32	ROM_DATA3	外部 PROM 数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
33	ROM_DATA2	外部 PROM 数据输入	
34	ROM_DATA1	外部 PROM 数据输入	
35	ROM_DATA0	外部 PROM 数据输入	
36	ROM_OEn	外部 PROM 数据输出使能	
37	RVDD	电源	
38	RVSS	地	
39	GPIO8/ROINn	通道输入与输出/中断输入（低态有效）	
40	GPIO0/PWM0	通用输入与输出/PWM 信号输出	
41	GPIO1/PWM1	通用输入与输出/PWM 信号输出	
42	GPIO2/PWM2	通用输入与输出/PWM 信号输出	
43	GPIO3/TIMER1	通用输入与输出/定时器 1 时钟输入	
44	GPIO4/UART_D1	通用输入与输出/UART 数据输入	
45	GPIO5/UART_DO	通用输入与输出/UART 数据输出	
46	GPIO6/TCON_SHC	通用输入与输出/输出电路控制	
47	GPIO7/TCON_TDIV	通用输入与输出/行定时信号	
48	GPIO9/TCON_ROE2	通用输入与输出/ROE2 行输出使能	
49	GPIO10TCON_ROE3	通用输入与输出/ROE3 行输出使能	1. 封装：采用 208 脚 PQFP 封装 2. 用途：GM5115 是 XGA/SXGA 液晶显示器面板控制器，它内部集成的功能包括：高速三通道 ADC 及 PLL 时钟信号发生器、高可靠 DVI 数字输入信号接收器、高质量的图像缩放处理引擎、OSD 处理器、片载微处理器（MCU）、可编程液晶显示板定时信号控制器 TCON 3. 应用领域：液晶显示器与液晶电视上 4. 关键参数：AVDD 引脚与 RVDD 引脚电压为 3.15～3.3～3.45V，VDD 引脚与 CVDD 引脚电压为 2.35～2.5～2.65V，工作温度为 0～70℃
50	GPIO11/ROM_WEn	通用输入与输出/ROM 写使能可编程闪存设备	
51	GPIO12/NVRAM_SDA	通用输入与输出/ NVRAM（非可变性 RAM）数据信号	
52	GPIO13/NVRAM_SCL	通用输入与输出/ NVRAM（非可变性 RAM）时钟信号	
53	RVDD	电源	
54	RVSS	电源	
55	PD0/ER0	面板输出数据/红色通道 0	
56	PD1/ER1	面板输出数据/红色通道 1	
57	PD2/ER2	面板输出数据/红色通道 2	
58	PD3/ER3	面板输出数据/红色通道 3	
59	PD4/ER4	面板输出数据/红色通道 4	
60	PD5/ER5	面板输出数据/红色通道 5	
61	PD6/ER6	面板输出数据/红色通道 6	
62	PD7/ER7	面板输出数据/红色通道 7	
63	PD8/EG0	面板输出数据/绿色通道 0	
64	PD9/EG1	面板输出数据/绿色通道 1	
65	PD10/EG2	面板输出数据/绿色通道 2	
66	PD11/EG3	面板输出数据/绿色通道 3	
67	RVDD	电源	
68	RVSS	地	
69	PD12/EG4	面板输出数据/绿色通道 4	
70	PD13/EG5	面板输出数据/绿色通道 5	
71	PD14/EG6	面板输出数据/绿色通道 6	
72	PD15/EG7	面板输出数据/绿色通道 7	
73	PD16/EB0	面板输出数据/蓝色通道 0	
74	PD17/EB1	面板输出数据/蓝色通道 1	
75	PD18/EB2	面板输出数据/蓝色通道 2	
76	PD19/EB3	面板输出数据/蓝色通道 3	
77	PD20/EB4	面板输出数据/蓝色通道 4	
78	PD21/EB5	面板输出数据/蓝色通道 5	
79	PD22/EB6	面板输出数据/蓝色通道 6	
80	PD23/EB7	面板输出数据/蓝色通道 7	
81	RVDD	电源	
82	RVSS	地	
83	PD24/OR0	面板输出数据/红色输出 0	
84	PD25/OR1	面板输出数据/红色输出 1	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
85	PD26/OR2	面板输出数据/红色输出 2	
86	PD27/OR3	面板输出数据/红色输出 3	
87	PD28/OR4	面板输出数据/红色输出 4	
88	CVDD_2.5	电源	
89	CVSS	地	
90	PD29/OR5	面板输出数据/红色输出 5	
91	PD30/OR6	面板输出数据/红色输出 6	
92	PD31/OR7	面板输出数据/红色输出 7	
93	PD32/OG0	面板输出数据/绿色输出 0	
94	PD33/OG1	面板输出数据/绿色输出 1	
95	PD34/OG2	面板输出数据/绿色输出 2	
96	PD35/OG3	面板输出数据/绿色输出 3	
97	RVDD	电源	
98	RVSS	地	
99	PD36/OG4	面板输出数据/绿色输出 4	
100	PD37/OG5	面板输出数据/绿色输出 5	1. 封装：采用 208 脚 PQFP 封装 2. 用途：GM5115 是 XGA/SXGA 液晶显示器面板控制器，它内部集成的功能包括：高速三通道 ADC 及 PLL 时钟信号发生器、高可靠 DVI 数字输入信号接收器、高质量的图像缩放处理引擎、OSD 处理器、片载微处理器（MCU）、可编程液晶显示板定时信号控制器 TCON 3. 应用领域：液晶显示器与液晶电视上 4. 关键参数：AVDD 引脚与 RVDD 引脚电压为 3.15～3.3～3.45V，VDD 引脚与 CVDD 引脚电压为 2.35～2.5～2.65V，工作温度为 0～70℃
101	PD38/OG6	面板输出数据/绿色输出 6	
102	PD39/OG7	面板输出数据/绿色输出 7	
103	PD40/OB0	面板输出数据/蓝色输出 0	
104	PD41/OB1	面板输出数据/蓝色输出 1	
105	PD42/OB2	面板输出数据/蓝色输出 2	
106	PD43/OB3	面板输出数据/蓝色输出 3	
107	PD44/OB4	面板输出数据/蓝色输出 4	
108	PD45/OB5	面板输出数据/蓝色输出 5	
109	PD46/OB6	面板输出数据/蓝色输出 6	
110	PD47/OB7	面板输出数据/蓝色输出 7	
111	RVDD	电源	
112	RVSS	地	
113	PPWR	面板电源控制	
114	PBIAS	面板偏置控制	
115	DEN/TCON_ECLK	面板显示使能/ TCON 驱动总线时钟	
116	DHS/TCON_LP	面板行同步/TCON 负荷脉冲	
117	DVS/TCON_FSYNC	面板场同步/TCON 帧同步	
118	DCLK/TCON_OCLK	面板输出时钟/TCON 奇数列驱动总线时钟	
119	TCON_OSP	奇数启动脉冲	
120	TCON_OPOL	奇数极性	
121	TCON_OINV	奇数数据传输反相	
122	TCON_ESP	偶数启动脉冲	
123	TCON_EPOL	偶数极性	
124	TCON_EINV	偶数数据传输反相	
125	TCON_RSP2	行启动脉冲（行驱动器）	
126	TCON_RSP3	行启动脉冲（行驱动器）	
127	TCON_ROWCLK	行移位时钟	
128	TCON_ROE	行输出启用	
129	RVDD	电源	
130	RVSS	地	
131	RESERVED	保留	
132	RESERVED	保留	
133	CVSS	地	
134	CVDD_2.5	电源	
135	CVSS	地	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
136	VSYNC	ADC 输入场同步输入	
137	HSYNC	ADC 输入行同步输入	
138	VSS_SDDS	DDS 源极地	
139	VDD_SDDS	DDS 源极电源	
140	AVSS_SDDS	DDS 源极模拟地	
141	AVDD_SDDS	DDS 源极模拟电源	
142	N/C	空脚	
143	VSS_DDDS	DDS 地	
144	VDD_DDDS	DDS 电源	
145	AVSS_DDDS	DDS 模拟地	
146	AVDD_DDDS	DDS 模拟电源	
147	VSS_RPLL	DDS PLL 地	
148	VDD_RPLL	DDS PLL 电源	
149	AVSS_RPLL	DDS PLL 参考模拟地	
150	AVDD_RPLL	DDS PLL 参考模拟电源	
151	XTAL	晶体振荡器输出	1. 封装：采用 208 脚 PQFP 封装 2. 用途：GM5115 是 XGA/SXGA 液晶显示器面板控制器，它内部集成的功能包括：高速三通道 ADC 及 PLL 时钟信号发生器、高可靠 DVI 数字输入信号接收器、高质量的图像缩放处理引擎、OSD 处理器、片载微处理器（MCU）、可编程液晶显示板定时信号控制器 TCON 3. 应用领域：液晶显示器与液晶电视上 4. 关键参数：AVDD 引脚与 RVDD 引脚电压为 3.15～3.3～3.45V，VDD 引脚与 CVDD 引脚电压为 2.35～2.5～2.65V，工作温度为 0～70℃
152	TCLK	晶体振荡器参考时钟	
153	VDD2_ADC_2.5	ADC 电源	
154	GND2_ADC	ADC 地	
155	VDD1_ADC_2.5	ADC 电源	
156	GND1_ADC	ADC 地	
157	SGND_ADC	ADC 信号地	
158	AGND_ADC	ADC 模拟地	
159	ADC_TEST	ADC 测试	
160	AVDD_ADC	ADC 模拟电源	
161	AGND_BLUE	蓝色通道模拟地	
162	BLUE−	蓝色通道负模拟输入	
163	BLUE+	蓝色通道正模拟输入	
164	AVDD_BLUE	蓝色通道模拟电源	
165	AGND_GREEN	绿色通道模拟地	
166	GREEN−	绿色通道负模拟输入	
167	GREEN+	绿色通道正模拟输入	
168	AVDD_GREEN	绿色通道模拟电源	
169	AGND_RED	红色通道模拟地	
170	RED−	红色通道负输入	
171	RED+	红色通道正输入	
172	AVDD_RED	红色通道模拟电源	
173	AVDD_IMB	内部偏置电路模拟电源	
174	REXT	外部参考电阻器	
175	AGND_IMB	内部偏置电路模拟地	
176	VDD_RX2_2.5	DVI 输入对 2 逻辑电路电源	
177	GND_RX2	DVI 输入对 2 逻辑电路地	
178	AGND_RX2	DVI 输入对 2 输入缓冲模拟地	
179	RX2+	DVI 输入对 2	
180	RX2−	DVI 输入对 2	
181	AVDD_RX2	DVI 输入对 2 输入缓冲模拟电源	
182	VDD_RX1_2.5	DVI 输入对 1 逻辑电路电源	
183	GND_RX1	DVI 输入对 1 输入缓冲地	
184	AGND_RX1	DVI 输入对 1 输入缓冲模拟地	
185	RX1+	DVI 输入对 1	
186	RX1−	DVI 输入对 1	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
187	AVDD_RX1	DVI 输入对 1 输入缓冲模拟电源	1. 封装：采用 208 脚 PQFP 封装 2. 用途：GM5115 是 XGA/SXGA 液晶显示器面板控制器，它内部集成的功能包括：高速三通道 ADC 及 PLL 时钟信号发生器、高可靠 DVI 数字输入信号接收器、高质量的图像缩放处理引擎、OSD 处理器、片载微处理器（MCU）、可编程液晶显示板定时信号控制器 TCON 3. 应用领域：液晶显示器与液晶电视上 4. 关键参数：AVDD 引脚与 RVDD 引脚电压为 3.15～3.3～3.45V，VDD 引脚与 CVDD 引脚电压为 2.35 ～ 2.5 ～ 2.65V，工作温度为 0～70℃
188	VDD_RX0_2.5	DVI 输入对 0 逻辑电路电源	
189	GND_RX0	DVI 输入对 0 逻辑电路地	
190	AGND_RX0	DVI 输入对 0 逻辑电路地	
191	RX0+	DVI 输入对 0	
192	RX0−	DVI 输入对 0	
193	AVDD_RX0	DVI 输入对 0 输入缓冲模拟电源	
194	RXC+	DVI 输入时钟对	
195	RXC+	DVI 输入时钟对	
196	AVDD_RXC	DVI 输入时钟对输入缓冲模拟电源	
197	AGND_RXC	DVI 输入时钟对输入缓冲模拟地	
198	GND_RXPLL	DVI 接收内部 PLL 数字地	
199	VDD_RXPLL_2.5	DVI 接收内部 PLL 模拟电源	
200	N/C	空脚	
201	CLKOUT	时钟输出	
202	CVSS	地	
203	CVDD_2.5	电源	
204	GPIO22/HCLK	通用输入与输出/2 线串行主机接口时钟	
205	GPIO16/HFSn	通用输入与输出/2 线串行主机接口数据信号	
206	GPIO20	通用输入与输出	
207	GPIO19	通用输入与输出	
208	GPIO18	通用输入与输出	

（227）GM5120

引脚号	引脚符号	引 脚 功 能	备 注
1	GPIO17	通用输入与输出端	GM5120 是 Genesis（捷尼）公司推出的一款应用于平面电视及 LCD 的主控芯片，支持的最高分辨率 SXGA 为 1280×1024。GM5120 内含一个 YUV 视频输入端口及完整的 A-D 转换器，并带有 PLL 锁相环、TMDS 接收器（接收 DVI 信号）、高质量的图像缩放处理器和视频处理器。另外，GM5120 还集成有 OSD（屏显电路）、MCU（微控制器）等电路
2	RVDD	连接到 3.3V 电源	
3	RVSS	连接到数字地	
4	GPIO21/IRQn	通用输入与输出/漏极开路中断输出	
5	RESETn	复位信号（低态有效）	
6	GPIO14/DDC_SCL	通用输入与输出/DDC（显示数据通道）接口时钟	
7	GPIO15/DDC_SDA	通用输入与输出/DDC（显示数据通道）接口数据	
8	ROM_ADDR15	ROM 地址输出	
9	ROM_ADDR14	ROM 地址输出	
10	ROM_ADDR13	ROM 地址输出	
11	ROM_ADDR12	ROM 地址输出	
12	ROM_ADDR11	ROM 地址输出	
13	ROM_ADDR10	ROM 地址输出	
14	ROM_ADDR9	ROM 地址输出	
15	ROM_ADDR8	ROM 地址输出	
16	ROM_ADDR7	ROM 地址输出	
17	ROM_ADDR6	ROM 地址输出	
18	ROM_ADDR5	ROM 地址输出	
19	ROM_ADDR4	ROM 地址输出	
20	RVDD	连接到 3.3V 电源	
21	RVSS	连接到数字地	
22	ROM_ADDR3	ROM 地址输出	
23	ROM_ADDR2	ROM 地址输出	
24	ROM_ADDR1	ROM 地址输出	
25	ROM_ADDR0	ROM 地址输出	
26	CVDD_2.5	连接到 2.5V 电源	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
27	CVSS	连接到数字地	
28	GPI7/ROM_DATA7	通用输入/外部 PROM 的数据输入	
29	GPI6/ROM_DATA6	通用输入/外部 PROM 的数据输入	
30	GPI5/ROM_DATA5	通用输入/外部 PROM 的数据输入	
31	GPI4/ROM_DATA4	通用输入/外部 PROM 的数据输入	
32	GPI3/ROM_DATA3	通用输入/外部 PROM 的数据输入	
33	GPI2/ROM_DATA2	通用输入/外部 PROM 的数据输入	
34	GPI1/ROM_DATA1	通用输入/外部 PROM 的数据输入	
35	GPI0/ROM_DATA0	通用输入/外部 PROM 的数据输入	
36	ROM_Oen	外部 PROM 数据输出使能	
37	RVDD	连接到 3.3V 电源	
38	RVSS	连接到数字地	
39	GPIO8/IRQINn	通用输入与输出端/中断输入	
40	GPIO0/PWM0	通用输入与输出/脉冲宽度调制信号	
41	GPIO1/PWM1	通用输入与输出/脉冲宽度调制信号	
42	GPIO2/PWM2	通用输入与输出/脉冲宽度调制信号	
43	GPIO3/TIMER1	通用输入与输出/定时器 1 时钟输入	
44	GPIO4/UART_D1	通用输入与输出/UART 数据输入	
45	GPIO5/UART_D0	通用输入与输出/UART 数据输入	
46	GPIO6	通用输入与输出	
47	GPIO7	通用输入与输出	GM5120 是 Genesis（捷尼）公司推出的一款应用于平面电视及 LCD 的主控芯片，支持的最高分辨率 SXGA 为 1280×1024。GM5120 内含一个 YUV 视频输入端口及完整的 A-D 转换器，并带有 PLL 锁相环、TMDS 接收器（接收 DVI 信号）、高质量的图像缩放处理器和视频处理器。另外，GM5120 还集成有 OSD（屏显电路）、MCU（微控制器）等电路
48	GPIO9	通用输入与输出	
49	GPIO10	通用输入与输出	
50	GPIO11/ROM_WEn	通用输入与输出/PROM 写使能信号	
51	GPIO12/NVRAM_SDA	通用输入与输出/主 2 写串行接口数据	
52	GPIO13/NVRAM_SCL	通用输入与输出/主 2 写串行接口时钟	
53	RVDD	连接到 3.3V 电源	
54	RVSS	连接到数字地	
55	PD0/ER0	面板输出数据	
56	PD1/ER1	面板输出数据	
57	PD2/ER2	面板输出数据	
58	PD3/ER3	面板输出数据	
59	PD4/ER4	面板输出数据	
60	PD5/ER5	面板输出数据	
61	PD6/ER6	面板输出数据	
62	PD7/ER7	面板输出数据	
63	PD8/EG0	面板输出数据	
64	PD9/EG1	面板输出数据	
65	PD10/EG2	面板输出数据	
66	PD11/EG3	面板输出数据	
67	RVDD	连接到 3.3V 电源	
68	RVSS	连接到数字地	
69	PD12/EG4	面板输出数据	
70	PD13/EG5	面板输出数据	
71	PD14/EG6	面板输出数据	
72	PD15/EG7	面板输出数据	
73	PD16/EB0	面板输出数据	
74	PD17/EB1	面板输出数据	
75	PD18/EB2	面板输出数据	
76	PD19/EB3	面板输出数据	
77	PD20/EB4	面板输出数据	
78	PD21/EB5	面板输出数据	
79	PD22/EB6	面板输出数据	
80	PD23/EB7	面板输出数据	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
81	RVDD	连接到 3.3V 电源	
82	RVSS	连接到数字地	
83	PD24/OR0	面板输出数据	
84	PD25/OR1	面板输出数据	
85	PD26/OR2	面板输出数据	
86	PD27/OR3	面板输出数据	
87	PD28/OR4	面板输出数据	
88	CVDD_2.5	连接到 2.5V 电源	
89	CVSS	连接到数字地	
90	PD29/OR5	面板输出数据	
91	PD30/OR6	面板输出数据	
92	PD31/OR7	面板输出数据	
93	PD32/OG0	面板输出数据	
94	PD33/OG1	面板输出数据	
95	PD34/OG2	面板输出数据	
96	PD35/OG3	面板输出数据	
97	RVDD	连接到 3.3V 电源	
98	RVSS	连接到数字地	
99	PD36/OG4	面板输出数据	
100	PD37/OG5	面板输出数据	
101	PD38/OG6	面板输出数据	GM5120 是 Genesis（捷尼）公司推出的一款应用于平面电视及 LCD 的主控芯片，支持的最高分辨率 SXGA 为 1280×1024。GM5120 内含一个 YUV 视频输入端口及完整的 A-D 转换器，并带有 PLL 锁相环、TMDS 接收器（接收 DVI 信号）、高质量的图像缩放处理器和视频处理器。另外，GM5120 还集成有 OSD（屏显电路）、MCU（微控制器）等电路
102	PD39/OG7	面板输出数据	
103	PD40/OB0	面板输出数据	
104	PD41/OB1	面板输出数据	
105	PD42/OB2	面板输出数据	
106	PD43/OB3	面板输出数据	
107	PD44/OB4	面板输出数据	
108	PD45/OB5	面板输出数据	
109	PD46/OB6	面板输出数据	
110	PD47/OB7	面板输出数据	
111	RVDD	连接到 3.3V 电源	
112	RVSS	连接到数字地	
113	PPWR	面板电源控制	
114	PBIAS	面板偏置控制	
115	DEN	面板显示使能	
116	DHS	面板行同步	
117	DVS	面板场同步	
118	DCLK	面板输出时钟	
119	GPO0	通用输入端	
120	GPO1	通用输入端	
121	GPO2	通用输入端	
122	GPO3	通用输入端	
123	GPO4	通用输入端	
124	GPO5	通用输入端	
125	GPO6	通用输入端	
126	GPO7	通用输入端	
127	N/C	空脚	
128	N/C	空脚	
129	RVDD	连接到 3.3V 电源	
130	RVSS	连接到数字地	
131	Reserved	保留	
132	Reserved	保留	
133	CVSS	连接到数字地	
134	CVDD_2.5	连接到 2.5V 电源	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
135	CVSS	连接到数字地	
136	VSYNC	ADC 输入场同步输入	
137	HSYNC	ADC 输入行同步输入	
138	VSS_SDDS	地	
139	VDD_SDDS	电源	
140	AVSS_SDDS	地	
141	AVDD_SDDS	电源	
142	N/C	空脚	
143	VSS_DDDS	地	
144	VDD_DDDS	电源	
145	AVSS_DDDS	地	
146	AVDD_DDDS	电源	
147	VSS_RPLL	地	
148	VDD_RPLL	电源	
149	AVSS_RPLL	地	
150	AVDD_RPLL	电源	
151	XTAL	晶体振荡器输出	
152	TCLK	14.3MHz 晶体振荡器的参考时钟	
153	VDD2_ADC_2.5	电源（2.5V）	
154	GND2_ADC	地	
155	VDD1_ADC_2.5	数字电源（2.5V）	GM5120 是 Genesis（捷尼）公司推出的一款应用于平面电视及 LCD 的主控芯片，支持的最高分辨率 SXGA 为 1280×1024。GM5120 内含一个 YUV 视频输入端口及完整的 A-D 转换器，并带有 PLL 锁相环、TMDS 接收器（接收 DVI 信号）、高质量的图像缩放处理器和视频处理器。另外，GM5120 还集成有 OSD（屏显电路）、MCU（微控制器）等电路
156	GND1_ADC	数字地（ADC 电路）	
157	SGND_ADC	数字地	
158	AGND_ADC	模拟地	
159	ADC_TEST	模拟测试输出	
160	AVDD_ADC	ADC 模拟块电源（3.3V）	
161	AGND_BLUE	蓝通道模拟地	
162	BLUE−	蓝通道负模拟输入	
163	BLUE+	蓝通道正模拟输入	
164	AVDD_BLUE	蓝通道模拟电源（3.3V）	
165	AGND_GREEN	绿通道模拟地	
166	GREEN−	绿通道负模拟输入	
167	GREEN+	绿通道正模拟输入	
168	AVDD_GREEN	绿通道模拟电源（3.3V）	
169	AGND_RED	红通道模拟地	
170	RED−	红通道负模拟输入	
171	RED+	红通道正模拟输入	
172	AVDD_RED	红通道模拟电源（3.3V）	
173	AVDD_IMB	电源（3.3V）	
174	REXT	外部参考电阻	
175	AGND_IMB	地	
176	VDD_RX2_2.5	电源（2.5V）	
177	GND_RX2	地	
178	AGND_RX2	地	
179	RX2+	DVI 输入	
180	RX2−	DVI 输入	
181	AVDD_RX2	电源（3.3V）	
182	VDD_RX1_2.5	电源（2.5V）	
183	GND_RX1	地	
184	AGND_RX1	地	
185	RX1+	DVI 输入	
186	RX1−	DVI 输入	
187	AVDD_RX1	电源	
188	VDD_RX0_2.5	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
189	GND_RX0	地	GM5120 是 Genesis（捷尼）公司推出的一款应用于平面电视及 LCD 的主控芯片，支持的最高分辨率 SXGA 为 1280×1024。GM5120 内含一个 YUV 视频输入端口及完整的 A-D 转换器，并带有 PLL 锁相环、TMDS 接收器（接收 DVI 信号）、高质量的图像缩放处理器和视频处理器。另外，GM5120 还集成有 OSD（屏显电路）、MCU（微控制器）等电路
190	AGND_RX0	地	
191	RX0+	DVI 输入	
192	RX0−	DVI 输入	
193	AVDD_RX0	电源	
194	RXC+	DVI 输入时钟	
195	RXC−	DVI 输入时钟	
196	AVDD_RXC	电源	
197	AGND_RXC	地	
198	AGND_RXPLL	地	
199	VDD_RXPLL_2.5	电源（2.5V）	
200	N/C	空脚	
201	CLKOUT	时钟输出	
202	CVSS	连接到数字地	
203	CVDD_2.5	连接到 2.5V 电源	
204	GPIO22/HCLK	通用输入与输出端/主机时钟信号	
205	GPIO16/HFSn	通用输入与输出/主机接口帧信号	
206	GPIO20	通用输入与输出	
207	GPIO19	通用输入与输出	
208	GPIO18	通用输入与输出	

（228）GM5160

引脚号	引脚符号	引 脚 功 能	备　注
1	A33GND	地	该集成电路为 TV-AV 视频信号解码及数字化处理电路，应用电路见附图 2-193[以应用在创维 32L98SW（8TTN 机心）液晶电视上为例]
2	A33VDD	电源（3.3V）	
3	VI_1	视频输入	
4	VI_2	视频输入	
5	VI_3	视频输入	
6	NC	空脚	
7	VI_4	视频输入	
8	VI_5	视频输入	
9	VI_6	视频输入	
10	NC	空脚	
11	A18VDD	电源（1.8V）	
12	A18GND	地	
13	A18VDD	电源（1.8V）	
14	A18GND	地	
15	A18GND	地	
16	A18VDD	电源（1.8V）	
17	VI_7	视频输入	
18	VI_8	视频输入	
19	VI_9	视频输入	
20	NC	空脚	
21	VI_10	视频输入	
22	VI_11	视频输入	
23	VI_12	视频输入	
24	NC	空脚	
25	A33VDD	电源（3.3V）	
26	A33GND	地	
27	A33GND	地	
28	NSUB	衬底	
29	TMS	测试模式	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
30	SCL	I^2C 串行时钟	
31	SDA	I^2C 串行数据	
32	INTREQ	中断请求	
33	DVDD	电源	
34	DGND	地	
35	PWDN	掉电	
36	RESETB	复位	
37	IOVDD	电源	
38	IOGND	地	
39	D0	数据输入与输出	
40	D1	数据输入与输出	
41	D2	数据输入与输出	
42	D3	数据输入与输出	
43	D4	数据输入与输出	
44	D5	数据输入与输出	
45	D6	数据输入与输出	
46	D7	数据输入与输出	
47	DVDD	电源	
48	DGND	地	
49	D15	数据输入与输出	
50	D14	数据输入与输出	
51	D13	数据输入与输出	
52	D12	数据输入与输出	
53	D11	数据输入与输出	该集成电路为TV-AV视频信号解码及数字化处理电路，应用电路见附图 2-193[以应用在创维 32L98SW（8TTN 机心）液晶电视上为例]
54	D10	数据输入与输出	
55	D9	数据输入与输出	
56	D8	数据输入与输出	
57	IOVDD	电源	
58	IOGND	地	
59	DQM	数据掩膜	
60	CLK	时钟信号	
61	A11	地址信号	
62	A9	地址信号	
63	A8	地址信号	
64	A7	地址信号	
65	DVDD	电源	
66	DGND	地	
67	A6	地址信号	
68	A5	地址信号	
69	A4	地址信号	
70	WE	写使能	
71	CAS	列地址信号	
72	RAS	行地址信号	
73	BA0	栈地址信号	
74	IOVDD	电源	
75	IOGND	地	
76	BA1	栈地址信号	
77	A10	地址信号	
78	A0	地址信号	
79	A1	地址信号	
80	A2	地址信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
81	A3	地址信号	
82	GPIO/I2CCA1	通用输入与输出端/I^2C 总线地址	
83	GLCO/GPIO/I2CCA0	同步锁相控制/通用输入与输出端/I^2C 总线地址	
84	DATACLK	数据时钟输入与输出	
85	DVDD	电源	
86	DGND	地	
87	Y_9	Y/YcbCr 数字视频输出	
88	Y_8	Y/YcbCr 数字视频输出	
89	Y_7	Y/YcbCr 数字视频输出	
90	Y_6	Y/YcbCr 数字视频输出	
91	Y_5	Y/YcbCr 数字视频输出	
92	IOVDD	电源	
93	IOGND	地	
94	Y_4	Y/YcbCr 数字视频输出	
95	Y_3	Y/YcbCr 数字视频输出	
96	Y_2	Y/YcbCr 数字视频输出	
97	Y_1	Y/YcbCr 数字视频输出	
98	Y_0	Y/YcbCr 数字视频输出	
99	DVDD	电源	
100	DGND	地	
101	C_9/GPIO/FSO	CbCr 数字视频输出/通用输入与输出/选择采样模式	
102	C_8/GPIO/BLUE	CbCr 数字视频输出/通用输入与输出/蓝色通道信号	该集成电路为TV-AV视频信号解码及数字化处理电路，应用电路见附图 2-193[以应用在创维 32L98SW（8TTN 机心）液晶电视上为例]
103	C_7/GPIO/GREEN	CbCr 数字视频输出/通用输入与输出/绿色通道信号	
104	C_6/GPIO/RED	CbCr 数字视频输出/通用输入与输出/红色通道信号	
105	EOVDD	电源	
106	IOGND	地	
107	C_5/GPIO	CbCr 数字视频输出/通用输入与输出	
108	C_4/GPIO	CbCr 数字视频输出/通用输入与输出	
109	C_3/GPIO	CbCr 数字视频输出/通用输入与输出	
110	C_2/GPIO	CbCr 数字视频输出/通用输入与输出	
111	DVDD	电源	
112	DGND	地	
113	C_1/GPIO/FSS5	CbCr 数字视频输出/通用输入与输出/引脚片选	
114	C_0/GPIO/FSS4	CbCr 数字视频输出/通用输入与输出/引脚片选	
115	AVID/GPIO/FSS3	有效视频指示/通用输入与输出/引脚片选	
116	FID/GPIO/FSS2	奇偶场指示信号/通用输入与输出端/引脚片选	
117	HS/CS/GPIO	行同步信号/芯片选择/通用输入与输出	
118	VS/VBLK/GPIO	场同步信号/场消隐信号/通用输入与输出	
119	FSS1	引脚片选	
120	AGND	地	
121	XTAL1	晶体振荡器	
122	XTAL2	晶体振荡器	
123	PLL18VDD	电源（1.8V）	
124	PLL18GND	地	
125	A33VDD	电源（3.3V）	
126	A33GND	地	
127	ANALOG_OUT	模拟输出	
128	A33GND	地	

（229）GM5221

引脚号	引脚符号	引 脚 功 能	备　注
1	ROM_DATA3	ROM 存储器数据端	GM5221 是 Genesis（捷尼）公司推出的一款应用于平面电视及 LCD 的主控芯片，既支持入门级 LCD 电视，也支持多媒体 LCD 监视器应用。它配备了一个 NTSC / PAL 视频输入端口及完整的 ADC 转换器，并带有 PLL 锁相环、TMDS 接收器（接收 DVI 信号）和 LVDS 发送器。另外，GM5221 还集成有 OSD（屏显电路）、MCU（微控制器）电路，是一款集成度很高的“超级芯片”。在视频处理方面，GM5221 除了采用公司拥有专利的图像处理先进技术（图像格式转化）外，同时具备了色彩及对比度可选择（ACC）和色彩灵活管理（ACM-Ⅱ）性能，可以改善对比度及增强图像色彩度。采用 QFP208 脚封装，3.3V 和 1.8V 电压供电。应用在 TCL-LCD2026A 液晶、海尔 L42V6-A8D 液晶电视上。应用电路见附图 2-194（以应用在海尔 L42V6-A8D 液晶电视为例）
2	ROM_DATA2	ROM 存储器数据端	
3	ROM_DATA1	ROM 存储器数据端	
4	ROM_DATA0	ROM 存储器数据端	
5	ROM_OEn	外部存储器数据读控制	
6	ROM_WEn	外部存储器数据写控制	
7	ROM_CSn	内/外部存储器转换控制	
8	CRVSS	地	
9	CVDD_1.8	电源（1.8V）	
10	VCO_LV	VCO 测试点	
11	AVDD_OUT_LV_E_3.3	电源（3.3V）	
12	AVSS_OUT_LV_E	地	
13	CH3P_LV_E（PD0/ER0）	LVDS 输出	
14	CH3N_LV_E（PD1/ER1）	LVDS 输出	
15	CLKP_LV_E（PD2/ER2）	LVDS 输出	
16	CLKN_LV_E（PD3/ER3）	LVDS 输出	
17	CH2P_LV_E（PD4/ER4）	LVDS 输出	
18	CH2N_LV_E（PD5/ER5）	LVDS 输出	
19	CH1P_LV_E（PD6/ER6）	LVDS 输出	
20	CH1N_LV_E（PD7/ER7）	LVDS 输出	
21	CH0P_LV_E（PD8/EG0）	LVDS 输出	
22	CH0N_LV_E（PD9/EG1）	LVDS 输出	
23	AVSS_OUT_LV_E	地	
24	AVDD_OUT_LV_E_3.3	电源（3.3V）	
25	AVSS_LV	地	
26	AVDD_LV_3.3	电源（3.3V）	
27	AVDD_OUT_LV_O_3.3	电源（3.3V）	
28	AVSS_OUT_LV_O	地	
29	CH3P_LV_O（PD10/EG2）	LVDS 输出	
30	CH3N_LV_O（PD11/EG3）	LVDS 输出	
31	CLKP_LV_O（PD12/EG4）	LVDS 输出	
32	CLKN_LV_O（PD13/EG5）	LVDS 输出	
33	CH2P_LV_O（PD14/EG6）	LVDS 输出	
34	CH2N_LV_O（PD15/EG7）	LVDS 输出	
35	CH1P_LV_O（PD16/EB0）	LVDS 输出	
36	CH1N_LV_O（PD17/EB1）	LVDS 输出	
37	CH0P_LV_O（PD18/EB2）	LVDS 输出	
38	CH0N_LV_O（PD19/EB3）	LVDS 输出	
39	AVSS_OUT_LV_O	地	
40	AVDD_OUT_LV_O_3.3	电源（3.3V）	
41	CVDD_1.8	电源（1.8V）	
42	CVSS	地	
43	PD20/EB4	LVDS 输出	
44	PD21/EB5	LVDS 输出	
45	PD22/EB6	LVDS 输出	
46	PD23/EB7	LVDS 输出	
47	DEN	LVDS 输出	
48	DHS	LVDS 输出	
49	DVS	LVDS 输出	
50	RVDD_3.3	电源（3.3V）	
51	CRVSS	地	
52	NC	空脚	
53	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
54	NC	空脚	
55	DCLK	数据时钟	
56	JTAG_RESET（PD24/OR0）	JTAG 复位信号	
57	RESERVED（PD25/OR1）	保留	
58	RESERVED（PD26/OR2）	保留	
59	RESERVED（PD27/OR3）	保留	
60	RESERVED（PD28/OR4）	保留	
61	RESERVED（PD29/OR5）	保留	
62	RESERVED（PD30/OR6）	保留	
63	RESERVED（PD31/OR7）	保留	
64	JTAG_TDO（PD32/OG0）	JTAG 数据输出信号	
65	RESERVED（PD33/OG1）	保留	
66	JTAG_TDI（PD37/OG5）	JTAG 数据输入信号	
67	PPWR	PANEL 电源控制	
68	PBIAS	背光开关	
69	GPIO15（STI_TM1/GPIO15）	通用输入/输出端	GM5221 是 Genesis（捷尼）公司推出的一款应用于平面电视及 LCD 的主控芯片，既支持入门级 LCD 电视，也支持多媒体 LCD 监视器应用。它配备了一个 NTSC / PAL 视频输入端口及完整的 ADC 转换器，并带有 PLL 锁相环、TMDS 接收器（接收 DVI 信号）和 LVDS 发送器。另外，GM5221 还集成有 OSD（屏显电路）、MCU（微控制器）电路，是一款集成度很高的“超级芯片”。在视频处理方面，GM5221 除了采用公司拥有专利的图像处理先进技术（图像格式转化）外，同时具备了色彩及对比度可选择（ACC）和色彩灵活管理（ACM-Ⅱ）性能，可以改善对比度及增强图像色彩度。采用 QFP208 脚封装，3.3V 和 1.8V 电压供电。应用在 TCL-LCD2026A 液晶、海尔 L42V6-A8D 液晶电视上。应用电路见附图 2-194（以应用在海尔 L42V6-A8D 液晶电视为例）
70	RESERVED（STI_TM2）	保留	
71	HOST_SCL/UART_DI	I^2C 时钟/UART 数据输入	
72	HOST_SDA/UART_DO	I^2C 数据/UART 数据输出	
73	RVDD_3.3	电源（3.3V）	
74	CRVSS	地	
75	CVDD_1.8V	电源（1.8V）	
76	CRVSS	地	
77	DDC_SCL_VGA	VGA DDC I^2C 时钟	
78	DDC_SDA_VGA	VGA DDC I^2C 数据	
79	DDC_SCL_DVI	DVI DDC I^2C 时钟	
80	DDC_SDA_DVI	DVI DDC I^2C 数据	
81	GPIO0	通用输入/输出端	
82	GPIO1	通用输入/输出端	
83	GPIO2	通用输入/输出端	
84	GPIO3	通用输入/输出端	
85	GPIO4	通用输入/输出端	
86	CVDD_1.8	电源（1.8V）	
87	CRVSS	地	
88	GPIO5	通用输入/输出端	
89	GPIO6	通用输入/输出端	
90	GPIO7/IRQ IN	通用输入/输出端与中断请求输入	
91	GPIO8/IRQ OUT	通用输入/输出端与中断请求输出	
92	GPIO9/SCL	通用输入/输出端与时钟线	
93	GPIO10/SDA	通用输入/输出端与数据线	
94	CRVSS	地	
95	RVDD_3.3	电源（3.3V）	
96	CVDD_1.8	电源（1.8V）	
97	CRVSS	地	
98	PWM0/GPIO11	PWM0 端与通用输入/输出端	
99	PWM1/GPIO12	PWM1 端与通用输入/输出端	
100	PWM2/GPIO13	PWM2 端与通用输入/输出端	
101	PWM3/GPIO14	PWM3 端与通用输入/输出端	
102	VDATA7/GPIO16	数据端/通用输入/输出端	
103	VDATA6/GPIO17	数据端/通用输入/输出端	
104	NC	空脚	
105	NC	空脚	
106	VDATA5/GPIO18	数据端/通用输入/输出端	
107	VDATA4/GPIO19	数据端/通用输入/输出端	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
108	VDATA3/GPIO20	数据端/通用输入/输出端	GM5221 是 Genesis（捷尼）公司推出的一款应用于平面电视及 LCD 的主控芯片，既支持入门级 LCD 电视，也支持多媒体 LCD 监视器应用。它配备了一个 NTSC / PAL 视频输入端口及完整的 ADC 转换器，并带有 PLL 锁相环、TMDS 接收器（接收 DVI 信号）和 LVDS 发送器。另外，GM5221 还集成有 OSD（屏显电路）、MCU（微控制器）电路，是一款集成度很高的“超级芯片”。在视频处理方面，GM5221 除了采用公司拥有专利的图像处理先进技术（图像格式转化）外，同时具备了色彩及对比度可选择（ACC）和色彩灵活管理（ACM-Ⅱ）性能，可以改善对比度及增强图像色彩度。采用 QFP208 脚封装，3.3V 和 1.8V 电压供电。应用在 TCL-LCD2026A 液晶、海尔 L42V6-A8D 液晶电视上。应用电路见附图 2-194（以应用在海尔 L42V6-A8D 液晶电视为例）
109	VDATA2/GPIO21	数据端/通用输入/输出端	
110	VDATA1/GPIO22	数据端/通用输入/输出端	
111	VDATA0/GPIO23	数据端/通用输入/输出端	
112	VCLK	像素时钟信号	
113	AVDD_IMB_3.3	电源（3.3V）	
114	REXT	外部电阻	
115	AGND_IMB	地	
116	VDD_RX2_1.8	电源（1.8V）	
117	AGND_RX2	地	
118	RX2+	数据接收正端	
119	RX2−	数据接收负端	
120	AVDD_RX2_3.3	电源（3.3V）	
121	VDD_RX1_1.8	电源（1.8V）	
122	AGND_RX1	地	
123	RX1+	数据接收正端	
124	RX1−	数据接收负端	
125	AVDD_RX1_3.3	电源（3.3V）	
126	VDD_RX0_1.8	电源（1.8V）	
127	AGND_RX0	地	
128	RX0+	数据接收正端	
129	RX0−	数据接收负端	
130	AVDD_RX0_3.3	电源（3.3V）	
131	AGND_RXC	地	
132	RXC+	低压差分时钟端	
133	RXC−	低压差分时钟端	
134	AVDD_RXC_3.3	电源（3.3V）	
135	VBUFC_DVI	DVI 输入	
136	GND_RXPLL	地	
137	VDD_RXPLL_1.8	电源（1.8V）	
138	CLKOUT	时钟输出	
139	CVDD_1.8	电源（1.8V）	
140	CRVSS	地	
141	AVDD_BLUE_3.3	电源（3.3V）	
142	BLUE+	VGA 蓝色正信号输入	
143	BLUE−	VGA 蓝色负信号输入	
144	AGND_BLUE	地	
145	AVDD_GREEN_3.3	电源（3.3V）	
146	SOG_MCSS	绿色同步信号	
147	GREEN+	VGA 绿色正信号输入	
148	GREEN−	VGA 绿色负信号输入	
149	AGND_GREEN	地	
150	AVDD_RED_3.3	电源（3.3V）	
151	RED+	VGA 红色正信号输入	
152	RED−	VGA 红色负信号输入	
153	AGND_RED	地	
154	AVDD_ADC_3.3	电源（3.3V）	
155	ADC_TEST	测试	
156	AGND_ADC	地	
157	NC	空脚	
158	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
159	NC	空脚	
160	NC	空脚	
161	NC	空脚	
162	NC	空脚	
163	GND1_ADC	地	
164	VDD1_ADC_1.8	电源（1.8V）	
165	GND_RPLL	地	
166	VDD_RPLL_1.8	电源（1.8V）	
167	VBUFC_RPLL	增益	
168	AGND_RPLL	地	
169	XTAL	晶体振荡器	
170	TCLK	时钟信号	
171	AVDD_RPLL_3.3	电源（3.3V）	
172	LBADC_VDD_3.3	电源（3.3V）	GM5221 是 Genesis（捷尼）公司推出的一款应用于平面电视及 LCD 的主控芯片，既支持入门级 LCD 电视，也支持多媒体 LCD 监视器应用。它配备了一个 NTSC / PAL 视频输入端口及完整的 ADC 转换器，并带有 PLL 锁相环、TMDS 接收器（接收 DVI 信号）和 LVDS 发送器。另外，GM5221 还集成有 OSD（屏显电路）、MCU（微控制器）电路，是一款集成度很高的“超级芯片”。在视频处理方面，GM5221 除了采用公司拥有专利的图像处理先进技术（图像格式转化）外，同时具备了色彩及对比度可选择（ACC）和色彩灵活管理（ACM-Ⅱ）性能，可以改善对比度及增强图像色彩度。采用 QFP208 脚封装，3.3V 和 1.8V 电压供电。应用在 TCL-LCD2026A 液晶、海尔 L42V6-A8D 液晶电视上。应用电路见附图 2-194（以应用在海尔 L42V6-A8D 液晶电视为例）
173	LBADC_IN1	输入端	
174	LBADC_IN2	输入端	
175	LBADC_IN3	输入端	
176	LBADC_RETURN	返回	
177	LBADC_GND	地	
178	RESET	复位	
179	CVDD_1.8	电源（1.8V）	
180	CRVSS	地	
181	HSYNC	行同步	
182	VSYNC	场同步	
183	ROM_ADDR17	ROM 存储器地址总线	
184	ROM_ADDR16	ROM 存储器地址总线	
185	ROM_ADDR15	ROM 存储器地址总线	
186	ROM_ADDR14	ROM 存储器地址总线	
187	ROM_ADDR13	ROM 存储器地址总线	
188	ROM_ADDR12	ROM 存储器地址总线	
189	ROM_ADDR11	ROM 存储器地址总线	
190	RVDD_3.3	电源（3.3V）	
191	CRVSS	地	
192	ROM_ADDR10	ROM 存储器地址总线	
193	ROM_ADDR9	ROM 存储器地址总线	
194	ROM_ADDR8	ROM 存储器地址总线	
195	ROM_ADDR7	ROM 存储器地址总线	
196	ROM_ADDR6	ROM 存储器地址总线	
197	ROM_ADDR5	ROM 存储器地址总线	
198	ROM_ADDR4	ROM 存储器地址总线	
199	ROM_ADDR3	ROM 存储器地址总线	
200	ROM_ADDR2	ROM 存储器地址总线	
201	ROM_ADDR1	ROM 存储器地址总线	
202	ROM_ADDR0	ROM 存储器地址总线	
203	ROM_DATA7	ROM 存储器数据端	
204	ROM_DATA6	ROM 存储器数据端	
205	RVDD_3.3	电源（3.3V）	
206	CRVSS	地	
207	ROM_DATA5	ROM 存储器数据端	
208	ROM_DATA4	ROM 存储器数据端	

（230）H5PS5162FFR-S6C

引脚号	引脚符号	引 脚 功 能	备　注
J2	VREF	参考电压	
M8	A0	地址信号输入	
M3	A1	地址信号输入	
M7	A2	地址信号输入	
N2	A3	地址信号输入	
N8	A4	地址信号输入	
N3	A5	地址信号输入	
N7	A6	地址信号输入	
P2	A7	地址信号输入	
P8	A8	地址信号输入	
P3	A9	地址信号输入	
M2	A10/AP	地址信号输入/预自动充电	
P7	A11	地址信号输入	
R2	A12	地址信号输入	
L2	BA0	栈地址输入	
L3	BA1	栈地址输入	
J8	CK	时钟信号输入	
K8	CK	时钟信号输入	
K2	CKE	时钟使能	
K9	ODT	片上终端控制	
L8	CS	芯片选择	
K7	RAS	行地址输入	
L7	CAS	列地址输入	
K3	WE	写使能	
F7	LDQS	数据选通（低字节）	
B7	UDQS	数据选通（高字节）	该集成电路为 512MB DDR2 SDRAM，应用电路见附图 2-195（以应用在 LG 37LH20RC-TA 液晶电视上为例）
F3	LDM	输入数据掩膜（低字节）	
B3	UDM	输入数据掩膜（高字节）	
E8	LDQS	数据选通（低字节）	
A8	UDQS	数据选通（高字节）	
L1	NC4	空脚	
R3	NC5	空脚	
R7	NC6	空脚	
A2	NC1	空脚	
E2	NC2	空脚	
R8	NC3	空脚	
J7	VSSDL	地	
J1	VDDL	电源	
H8	VSSQ1	地	
H2	VSSQ2	地	
F8	VSSQ3	地	
F2	VSSQ4	地	
E7	VSSQ5	地	
D8	VSSQ6	地	
D2	VSSQ7	地	
A7	VSSQ8	地	
B8	VSSQ9	地	
B2	VSSQ10	地	
P9	VSS1	地	
N1	VSS2	地	
J3	VSS3	地	
E3	VSS4	地	
A3	VSS5	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
G9	VDDQ1	电源	
G7	VDDQ2	电源	
G3	VDDQ3	电源	
G1	VDDQ4	电源	
E9	VDDQ5	电源	
C9	VDDQ6	电源	
C7	VDDQ7	电源	
C3	VDDQ8	电源	
C1	VDDQ9	电源	
A9	VDDQ10	电源	
R1	VDD1	电源	
M9	VDD2	电源	
J9	VDD3	电源	
E1	VDD4	电源	
A1	VDD5	电源	该集成电路为 512MB DDR2 SDRAM，应用电路见附图 2-195（以应用在 LG 37LH20RC-TA 液晶电视上为例）
B9	DQ15	数据输入/输出端	
B1	DQ14	数据输入/输出端	
D9	DQ13	数据输入/输出端	
D1	DQ12	数据输入/输出端	
D3	DQ11	数据输入/输出端	
D7	DQ10	数据输入/输出端	
C2	DQ9	数据输入/输出端	
C8	DQ8	数据输入/输出端	
F9	DQ7	数据输入/输出端	
F1	DQ6	数据输入/输出端	
H9	DQ5	数据输入/输出端	
H1	DQ4	数据输入/输出端	
H3	DQ3	数据输入/输出端	
H7	DQ2	数据输入/输出端	
G2	DQ1	数据输入/输出端	
G8	DQ0	数据输入/输出端	

（231）H5TQ1G63BFR

引脚号	引脚符号	引 脚 功 能	备　注
A1	VDDQ	电源	
A2	DQU5	数据选通	
A3	DQU7	数据选通	
A7	DQU4	数据选通	
A8	VDDQ	电源	
A9	VSS	地	
B1	VSSQ	地	
B2	VDD	电源	
B3	VSS	地	该集成电路为 2G bit 的 DDR3 SDRAN（双倍速率同步动态随机存储器），应用在创维 8M92、8M93、8M94 机心液晶电视上
B7	DQSU	数据选通	
B8	DQU6	数据选通	
B9	VSSQ	地	
C1	VDDQ	电源	
C2	DQU3	数据选通	
C3	DQU1	数据选通	
C7	DQSU	数据选通	
C8	DQU2	数据选通	
C9	VDDQ	电源	
D1	VSSQ	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
D2	VDDQ	电源	
D3	DMU	输入数据掩膜	
D7	DQU0	数据选通	
D8	VSSQ	地	
D9	VDD	电源	
E1	VSS	地	
E2	VSSQ	地	
E3	DQL0	数据选通	
E7	DML	输入数据掩膜	
E8	VSSQ	地	
E9	VDDQ	电源	
F1	VDDQ	电源	
F2	DQL2	数据选通	
F3	DQSL	数据选通	
F7	DQL1	数据选通	
F8	DQL3	数据选通	
F9	VSSQ	地	
G1	VSSQ	地	
G2	DQL6	数据选通	
G3	DQSL	数据选通	
G7	VDD	电源	
G8	VSS	地	
G9	VSSQ	地	
H1	VREFDQ	参考电压（为数据输入/输出，双向数据总线）	
H2	VDDQ	电源	该集成电路为 2G bit 的 DDR3 SDRAN（双倍速率同步动态随机存储器），应用在创维 8M92、8M93、8M94 机心液晶电视上
H3	DQL4	数据选通	
H7	DQL7	数据选通	
H8	DQL5	数据选通	
H9	VDDQ	电源	
J1	NC	空脚	
J2	VSS	地	
J3	RAS	命令输入（行信号）	
J7	CK	时钟	
J8	VSS	地	
J9	NC	空脚	
K1	ODT	通用模式寄存器信号终止	
K2	VDD	电源	
K3	CAS	命令输入（列信号）	
K7	CK	时钟	
K8	VDD	电源	
K9	CKE	时钟使能	
L1	NC	空脚	
L2	CS	片选	
L3	WE	命令输入（写使能信号）	
L7	A10/AP	地址信号输入/自动预充电	
L8	ZQ	参考脚（ZQ 校准）	
L9	NC	空脚	
M1	VSS	地	
M2	BA0	栈地址	
M3	BA2	栈地址	
M7	A15	地址信号输入	
M8	VREFCA	参考电压	
M9	VSS	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
N1	VDD	电源	该集成电路为 2G bit 的 DDR3 SDRAN（双倍速率同步动态随机存储器），应用在创维 8M92、8M93、8M94 机心液晶电视上
N2	A3	地址信号输入	
N3	A0	地址信号输入	
N7	A12	地址信号输入	
N8	BA1	栈地址	
N9	VDD	电源	
P1	VSS	地	
P2	A5	地址信号输入	
P3	A2	地址信号输入	
P7	A1	地址信号输入	
P8	A4	地址信号输入	
P9	VSS	地	
R1	VDD	电源	
R2	A7	地址信号输入	
R3	A9	地址信号输入	
R7	A11	地址信号输入	
R8	A6	地址信号输入	
R9	VDD	电源	
T1	VSS	地	
T2	RESET	复位	
T3	A13	地址信号输入	
T7	NC	空脚	
T8	A8	地址信号输入	
T9	VSS	地	

（232）HD2812

引脚号	引脚符号	引 脚 功 能	备　注
1	DVDD33	电源	该集成电路是数字电视传输解调芯片，可应用于电视、机顶盒等领域。应用电路见附图 2-196（以应用在LG 52LG70ED-CA液晶电视上为例）
2	DVSS33	地	
3	AVDD33_1	电源	
4	VIN	数字音频输出	
5	VIP	数字音频输出	
6	AVSS33_1	地	
7	VDD_1	电源	
8	OVR	数据溢出	
9	VDD33_1	电源	
10	AGCPDM	AGC（自动增益控制电路）脉冲宽度调制	
11	VSS_1	地	
12	TESTMODE	测试模式	
13	VDD33_2	电源	
14	TESTMODESEL	测试模式选择	
15	VDD33_3	电源	
16	BISTMODE	内建自测模式	
17	VSSD_1	地	
18	VDD_2	电源	
19	SCAN_EN	扫描使能	
20	VSS_2	地	
21	OLED0	有机发光二极管	
22	SDRDATA7	SDRAM 数据总线	
23	SDRDATA6	SDRAM 数据总线	
24	VSS_3	地	
25	SDRDATA5	SDRAM 数据总线	
26	SDRDATA4	SDRAM 数据总线	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
27	VDD_3	电源	
28	SDRDATA3	SDRAM 数据总线	
29	SDRDATA2	SDRAM 数据总线	
30	SDRDATA1	SDRAM 数据总线	
31	VDD33_4	电源	
32	SDRDATA0	SDRAM 数据总线	
33	SDRDATA15	SDRAM 数据总线	
34	SDRDATA14	SDRAM 数据总线	
35	VSSD_2	地	
36	SDRDATA13	SDRAM 数据总线	
37	SDRDATA12	SDRAM 数据总线	
38	VDD33_5	电源	
39	SDRDATA11	SDRAM 数据总线	
40	SDRDATA10	SDRAM 数据总线	
41	SDRDATA9	SDRAM 数据总线	
42	VDD_4	电源	
43	SDRDATA8	SDRAM 数据总线	
44	SDRCK	SDRAM 时钟	
45	VSS_4	地	
46	SDRSA9	SDRAM 地址总线	
47	SDRSA8	SDRAM 地址总线	
48	SDRSA7	SDRAM 地址总线	
49	SDRSA6	SDRAM 地址总线	
50	SDRSA5	SDRAM 地址总线	
51	SDRSA4	SDRAM 地址总线	该集成电路是数字电视传输解调芯片，可应用于电视、机顶盒等领域。应用电路见附图 2-196（以应用在LG 52LG70ED-CA 液晶电视上为例）
52	VDD33_6	电源	
53	SDRSA3	SDRAM 地址总线	
54	SDRSA2	SDRAM 地址总线	
55	VDD_3	电源	
56	SDRSA1	SDRAM 地址总线	
57	SDRSA0	SDRAM 地址总线	
58	SDRSA10	SDRAM 地址总线	
59	VDD_5	电源	
60	SDRBA	SDRAM 栈地址	
61	SDRCS_N	SDRAM 芯片选择	
62	SDRRAS_N	SDRAM 行地址	
63	VSS_5	地	
64	SDRCAS_N	SDRAM 列地址	
65	SDRWE_N	SDRAM 写使能	
66	VDD33_7	电源	
67	TSDATA0	测试数据	
68	TSDATA1	测试数据	
69	TSDATA2	测试数据	
70	VDD_6	电源	
71	TSDATA3	测试数据	
72	TSDATA4	测试数据	
73	TSDATA5	测试数据	
74	TSDATA6	测试数据	
75	VSS_6	地	
76	TSDATA7	测试数据	
77	TS_SYNC	测试同步	
78	TS_VID	测试电压识别	
79	VSS_7	地	
80	TS_CLK	测试时钟	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
81	VDD_7	电源	该集成电路是数字电视传输解调芯片，可应用于电视、机顶盒等领域。应用电路见附图 2-196（以应用在LG 52LG70ED-CA液晶电视上为例）
82	VSSD_4	地	
83	SDA	串行数据	
84	SCL	串行时钟	
85	VDD33_8	电源	
86	VCXO PDM	压控振荡脉冲宽度调制	
87	VSS_8	地	
88	CLK4_EXT	外部时钟信号	
89	IRSTN	复位信号	
90	CLK2_EXT	外部时钟信号	
91	VDD_8	电源	
92	PLL_NSEL	PLL 选择信号	
93	DVSS12	地	
94	DVDD12	电源	
95	PVDD	电源	
96	PVSS	地	
97	AVSS33_2	地	
98	AVDD33_2	电源	
99	VDDO	电源	
100	VSSO	地	

（233）HD64F3687H

引脚号	引脚符号	引 脚 功 能	备　注
1	PB6/AN6	8 位输入/模拟输入	该集成电路为 16 位单芯片微控制器，采用 QFP-64 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-197（以应用在夏普 LC-37GA6E 液晶电视上为例）
2	PB7/AN7	8 位输入/模拟输入	
3	AVCC	电源	
4	X2	晶振输出（连接一个 32.768 kHz 晶振谐振器副时钟）	
5	X1	晶振输入（连接一个 32.768 kHz 晶振谐振器副时钟）	
6	VCL	内部降压电源	
7	RES	复位信号输入	
8	TES	测试信号输入	
9	VSS	地	
10	OSC2	晶振输出（连接晶体或陶瓷谐振器的系统时钟，或可以使用外部时钟输入）	
11	OSC1	晶振输入（连接晶体或陶瓷谐振器的系统时钟，或可以使用外部时钟输入）	
12	VCC	电源	
13	P50/WKP0	8 位输入与输出口/外部中断请求标志	
14	P51/WKP1	8 位输入与输出口/外部中断请求标志	
15	P34	8 位输入与输出口	
16	P35	8 位输入与输出口	
17	P36	8 位输入与输出口	
18	P37	8 位输入与输出口	
19	P52/WKP2	8 位输入与输出口/外部中断请求标志	
20	P53/WKP3	8 位输入与输出口/外部中断请求标志	
21	P54/WKP4	8 位输入与输出口/外部中断请求标志	
22	P55/WKP5/ADTRG	8 位输入与输出口/外部中断请求标志/A-D 转换器触发输入	
23	P10/TMOW	7 位输入与输出口/分时钟输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
24	P11/PWM	7 位输入与输出口/14 位 PWM 方波输出	该集成电路为 16 位单芯片微控制器，采用 QFP-64 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-197（以应用在夏普 LC-37GA6E 液晶电视上为例）
25	P12	7 位输入与输出口	
26	P56/SDA	8 位输入与输出口/I^2C 数据输入与输出	
27	P57/SCL	8 位输入与输出口/I^2C 时钟输入与输出	
28	P74/TMRIV	6 位输入与输出口/计数器复位输入	
29	P75/TMCIV	6 位输入与输出口/外部事件输入	
30	P76/TMOV	6 位输入与输出口/波形发生器输出比较功能输出	
31	P24	5 位输入与输出口	
32	P63/FTIOD0	8 位输入与输出口/输出比较输出、输入捕捉输入、PWM 输出	
33	P62/FTIOC0	8 位输入与输出口/输出比较输出、输入捕捉输入、PWM 输出	
34	P61/FTIOB0	8 位输入与输出口/输出比较输出、输入捕捉输入、PWM 输出	
35	NMI	非屏蔽中断请求输入	
36	P60/FTIOA0	8 位输入与输出口/输出比较输出、输入捕捉输入、外部时钟输入引脚	
37	P64/FTIOA1	8 位输入与输出口/输出比较输出、输入捕捉输入、PWM 输出	
38	P65/FTIOB1	8 位输入与输出口/输出比较输出、输入捕捉输入、PWM 输出	
39	P66/FTIOC1	8 位输入与输出口/输出比较输出、输入捕捉输入、PWM 输出	
40	P67/FTIOD1	8 位输入与输出口/输出比较输出、输入捕捉输入、PWM 输出	
41	P85	3 位输入与输出口	
42	P86	3 位输入与输出口	
43	P87	3 位输入与输出口	
44	P20/SCK3	5 位输入与输出口/时钟输入与输出	
45	P21/RXD	5 位输入与输出口/接收数据输入	
46	P22/TXD	5 位输入与输出口/发送数据输出	
47	P23	5 位输入与输出口	
48	P70/SCK3_2	6 位输入与输出口/时钟输入与输出	
49	P71/RXD_2	6 位输入与输出口/接收数据输入	
50	P72/TXD_2	6 位输入与输出口/发送数据输出	
51	P14/IRQ0	7 位输入与输出口/外部中断请求输入	
52	P15/IRQ1/TMIB1	7 位输入与输出口/外部中断请求输入/外部事件输入	
53	P16/IRQ2	7 位输入与输出口/外部中断请求输入	
54	P17/IRQ3/TRGV	7 位输入与输出口/外部中断请求输入/计数器启动触发输入	
55	P33	8 位输入与输出口	
56	P32	8 位输入与输出口	
57	P31	8 位输入与输出口	
58	P30	8 位输入与输出口	
59	PB3/AN3	8 位输入/模拟输入	
60	PB2/AN2	8 位输入/模拟输入	
61	PB1/AN1	8 位输入/模拟输入	
62	PB0/AN0	8 位输入/模拟输入	
63	PB4/AN4	8 位输入/模拟输入	
64	PB5/AN5	8 位输入/模拟输入	

（234）HEF4052B

引脚号	引脚符号	引 脚 功 能	备　　注
1	Y0B	独立输入/输出（AV1 视频输入）	该集成电路为 AV/TV 视频图像电路，应用在 TCL MS68B 机心、MC77 机心等液晶电视上，应用电路见附图 2-198（以应用在 TCL MC77 机心液晶电视上为例）
2	Y2B	独立输入/输出（接高电平）	
3	ZB	AV 视频输出	
4	Y3B	独立输入/输出（接高电平）	
5	Y1B	独立输入/输出（AV2 视频输入）	
6	$\overline{E}$	使能（本机接地）	
7	VEE	地	
8	VSS	地	
9	A1	图像电压输入	
10	A0	图像电压输入	
11	Y3A	独立输入/输出（TV 视频输入）	
12	Y0A	独立输入/输出（接高电平）	
13	ZA	TV 视频输出	
14	Y1A	独立输入/输出（接高电平）	
15	Y2A	独立输入/输出（接高电平）	
16	VDD	电源	

（235）HT48R06A

引脚号	引脚符号	引 脚 功 能	备　　注
1	PA3	双向 8 位输入与输出	该集成电路为快闪微处理器，工作电压为 2.2~5.5V
2	PA2	双向 8 位输入与输出	
3	PA1	双向 8 位输入与输出	
4	PA0	双向 8 位输入与输出	
5	PB2	双向 3 位输入与输出	
6	PB1	双向 3 位输入与输出	
7	PB0	双向 3 位输入与输出	
8	VSS	地	
9	INT	中断输入	
10	PC1	双向输入与输出	
11	RES	复位信号	
12	VDD	电源	
13	OSC1	振荡输入（外接 4MHz 晶体振荡器）	
14	OSC2	振荡输出（外接 4MHz 晶体振荡器）	
15	PA7	双向 8 位输入与输出	
16	PA6	双向 8 位输入与输出	
17	PA5	双向 8 位输入与输出	
18	PA4	双向 8 位输入与输出	

（236）HX6202A

引脚号	引脚符号	引 脚 功 能	备　　注
1	AVSS_AUD	地	该集成电路是一种大规模主机心集成电路，主要分为 HDMI/ADC、AUDIO、RSDS/LVDS、MCU 控制四部分电路，应用在 AOC L42DH83F、海尔 L32/37/42N01 等液晶电视上。应用电路见附图 2-199（以应用在海尔 L42N01 液晶电视上为例）
2	VDDA_APLL（1.8V）	电源	
3	VDDA_APLL（1.8V）	电源	
4	VDDD（1.8V）	电源	
5	AVSSD	地	
6	HDMI_RXACKN	HDMI 端口 A 线时钟通道输入（负）	
7	HDMI_RXACKP	HDMI 端口 A 线时钟通道输入（正）	
8	AVDD33_RX	电源	
9	HDMI_RXA0N	HDMI 端口 A 线数据通道 0（负）	
10	HDMI_RXA0P	HDMI 端口 A 线数据通道 0（正）	
11	HDMI_RXA1N	HDMI 端口 A 线数据通道 1（负）	
12	HDMI_RXA1P	HDMI 端口 A 线数据通道 1（正）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
13	HDMI_RXA2N	HDMI 端口 A 线数据通道 2（负）	
14	HDMI_RXA2P	HDMI 端口 A 线数据通道 2（正）	
15	DVCC_PLL（1.8V）	电源	
16	HDMI_RXBCKN	HDMI 端口 B 线时钟通道输入（负）	
17	HDMI_RXBCKP	HDMI 端口 B 线时钟通道输入（正）	
18	HDMI_RXB0N	HDMI 端口 B 线数据通道 0（负）	
19	HDMI_RXB0P	HDMI 端口 B 线数据通道 0（正）	
20	HDMI_RXB1N	HDMI 端口 B 线数据通道 1（负）	
21	HDMI_RXB1P	HDMI 端口 B 线数据通道 1（正）	
22	AVDD33_RX	电源	
23	HDMI_RXB2N	HDMI 端口 B 线数据通道 2（负）	
24	HDMI_RXB2P	HDMI 端口 B 线数据通道 2（正）	
25	AVSS_RX	地	
26	EXT_R	外接电阻	
27	PVDD（3.3V）	电源	
28	HSYNC	行同步信号	
29	VSYNC	场同步信号	
30	PVSS	地	
31	FILT	外接锁相环滤波	
32	PVDD（3.3V）	电源	
33	MIDSCV	中级电压参考旁路	
34	ABVSS	地	该集成电路是一种大规模主机心集成电路，主要分为 HDMI/ADC、AUDIO、RSDS/LVDS、MCU 控制四部分电路，应用在 AOC L42DH83F、海尔 L32/37/42N01 等液晶电视上。应用电路见附图 2-199（以应用在海尔 L42N01 液晶电视上为例）
35	ADC_VREF	ADC 参考电压	
36	VDDA_AD（3.3V）	电源	
37	AINA1	模拟输入通道 A	
38	AINB1	模拟输入通道 B	
39	SOG1	绿色同步输入	
40	AINC1	模拟输入通道 C	
41	AINA2	模拟输入通道 A	
42	SOG2	绿色同步输入	
43	AINB2	模拟输入通道 B	
44	AINC2	模拟输入通道 C	
45	AINA3	模拟输入通道 A	
46	SOG3	绿色同步输入	
47	AINB3	模拟输入通道 B	
48	AINC3	模拟输入通道 C	
49	AIND1	模拟输入通道 D	
50	AIND2	模拟输入通道 D	
51	AINA4	模拟输入通道 A	
52	ABVDD（3.3V）	电源	
53	AINA5	模拟输入通道 A	
54	AINB4	模拟输入通道 B	
55	AINC4	模拟输入通道 C	
56	AIND4	模拟输入通道 D	
57	AIND5	模拟输入通道 D	
58	VDDA_AD（3.3V）	电源	
59	AVSSA	地	
60	AOUT1	模拟视频输出	
61	AOUT2	模拟视频输出	
62	AVDDA（3.3V）	电源	
63	AIN2_FAD	模拟输入通道 2	
64	AIN1_FAD	模拟输入通道 1	
65	AIN0_FAD	模拟输入通道 0	
66	RAIN0	右通道模拟输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
67	LAIN0	左通道模拟输入	该集成电路是一种大规模主机心集成电路，主要分为 HDMI/ADC、AUDIO、RSDS/LVDS、MCU 控制四部分电路，应用在 AOC L42DH83F、海尔 L32/37/42N01 等液晶电视上。应用电路见附图 2-199（以应用在海尔 L42N01 液晶电视上为例）
68	VSSA	地	
69	RAIN1	右通道模拟输入	
70	LAIN1	左通道模拟输入	
71	RAIN2	右通道模拟输入	
72	RAIN2	左通道模拟输入	
73	RAIN3	右通道模拟输入	
74	LAIN3	左通道模拟输入	
75	VDDA（3.3V）	电源（3.3V）	
76	VREF_ADC	ADC 参考电压	
77	VCM	模拟电路的共模电压耦合	
78	AGSCRT	自动增益控制	
79	VBG	带隙参考电压退耦	
80	VRN	负的参考电压	
81	VRP	正的参考电压	
82	ACDD_DAC（3.3V）	电源（3.3V）	
83	SCART2R	SCART 输出（右声道）	
84	SCART2L	SCART 输出（左声道）	
85	SCART1R	SCART 输出（右声道）	
86	SCART1L	SCART 输出（左声道）	
87	AGND_DAC	地	
88	DAC_LSR	耳机驱动信号输出（右声道）	
89	DAC_LSL	耳机驱动信号输出（左声道）	
90	VCCK（1.8V）	电源（1.8V）	
90	VCCK（1.8V）	电源（1.8V）	
91	PIF_VREF	图像中频电路参考电压	
92	SIF_VCMG	SIF ADC 的共同的参考电压	
93	SIF_VREFN	伴音中频电路参考电压（负）	
94	SIF_VREFP	伴音中频电路参考电压（正）	
95	AVSS_PIF	地	
96	ADCINN	ADC 输入（负）	
97	ADCINP	ADC 输入（正）	
98	AVDD_PIF（3.3V）	电源（3.3V）	
99	AVDD_ADC（3.3V）	电源（3.3V）	
100	PAD_OSCO	晶振输出（24.576MHz）	
101	PAD_OSCI	晶振输入（24.576MHz）	
102	AVSS_P	地	
103	AVDD_P（1.8V）	地	
104	VCCK（1.8V）	电源（1.8V）	
105	GNDK	地	
106	VCC3IO（3.3V）	电源（3.3V）	
107	GPIO00/UART_TXD	通用输入与输出端/UART 异步发送数据	
108	GPIO01/UART_RXD	通用输入与输出端/UART 异步接收数据	
109	GPIO02/I2SREF CLK/SPDIF1	通用输入与输出端/I^2S 参考时钟/串行数字音频输入	
110	GPIO03/I2SCLKO/I2SCLKI	通用输入与输出端/I^2S 时钟输出/I^2S 时钟输入	
111	GPIO04/I2SWSO/I2SWSI	通用输入与输出端/ I^2S 字选择输出/ I^2S 字选择输入	
112	TSTMD	测试模式选择	
113	RST_N	复位信号	
114	GPIO05/I2SDATO	通用输入与输出端/I^2S 串行数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
115	GPIO06	通用输入与输出端	该集成电路是一种大规模主机心集成电路，主要分为 HDMI/ADC、AUDIO、RSDS/LVDS、MCU 控制四部分电路，应用在 AOC L42DH83F、海尔 L32/37/42N01 等液晶电视上。应用电路见附图 2-199（以应用在海尔 L42N01 液晶电视上为例）
116	GPIO07	通用输入与输出端	
117	GPIO08	通用输入与输出端	
118	GPIO09	通用输入与输出端	
119	VCCK（1.8V）	电源（1.8V）	
120	VCC3IO（3.3V）	电源（3.3V）	
121	GPIO10	通用输入与输出端	
122	GPIO11	通用输入与输出端	
123	GPIO12	通用输入与输出端	
124	GPIO13	通用输入与输出端	
125	GPIO14	通用输入与输出端	
126	GPIO15	通用输入与输出端	
127	GPIO16	通用输入与输出端	
128	GPIO17	通用输入与输出端	
129	GPIO18/GVON	通用输入与输出端/GVON 控制信号	
130	GPIO19/GVOFF/I2SDATI	通用输入与输出端/GVOFF 控制信号/I^2S 数据信号	
131	GPIO20/OEV/TTL_DE	通用输入与输出端/栅极驱动输出使能/TTL 端口数据使能	
132	GPIO21/CPV/TTL_HS	通用输入与输出端/栅极驱动时钟/TTL 端口行同步信号	
133	GPIO22/STV1/TTL_VS	通用输入与输出端/栅极启动脉冲/TTL 端口场同步信号	
134	GPIO23/POL	通用输入与输出端/极性反转线模式输出源驱动器	
135	GPIO24/FTP	通用输入与输出端/前源驱动 TP	
136	GPIO25/FSTH1/TTL_CLK	通用输入与输出端/前启动脉冲/TTL 端口时钟	
137	GPIO26/BSTH1	通用输入与输出端/后启动脉冲	
138	VCCK（1.8V）	电源（1.8V）	
139	GNDK	地	
140	AVDD3V_LV（3.3V）	电源（3.3V）	
141	AVSS3V_LV	地	
142	FRSR0P/LVB2P/EB7	前置 RSDS 红基色信号（正）/LVDS 端口 B 数据输出（正）/TTL 端口蓝基色信号	
143	FRSR0N/LVB2N/EB6	前置 RSDS 红基色信号（负）/LVDS 端口 B 数据输出（负）/TTL 端口蓝基色信号	
144	FRSR1P/LVBCKP/EB5	前置 RSDS 红基色信号（正）/LVDS 端口 B 时钟输出（正）/TTL 端口蓝基色信号	
145	FRSR1N/LVBCKN/EB4	前置 RSDS 红基色信号（负）/LVDS 端口 B 时钟输出（负）/TTL 端口蓝基色信号	
146	FRSR2P/LVB2P/EB3	前置 RSDS 红基色信号（正）/LVDS 端口 B 数据输出（正）/TTL 端口蓝基色信号	
147	FRSR2N/LVB2N/EB2	前置 RSDS 红基色信号（负）/LVDS 端口 B 数据输出（负）/TTL 端口蓝基色信号	
148	FRSR3P/LVB1P/EB1	前置 RSDS 红基色信号（正）/LVDS 端口 B 数据输出（正）/TTL 端口蓝基色信号	
149	FRSR3N/LVB1N/EB0	前置 RSDS 红基色信号（负）/LVDS 端口 B 数据输出（负）/TTL 端口蓝基色信号	
150	FRSCLKP/LVB0P	前置 RSDS 时钟信号（正）/LVDS 端口 B 数据输出（正）	
151	FRSCLKN/LVB0N	前置 RSDS 时钟信号（负）/LVDS 端口 B 数据输出（负）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
152	PVDD_LV（1.8V）	电源（1.8V）	该集成电路是一种大规模主机心集成电路，主要分为 HDMI/ADC、AUDIO、RSDS/LVDS、MCU 控制四部分电路，应用在 AOC L42DH83F、海尔 L32/37/42N01 等液晶电视上。应用电路见附图 2-199（以应用在海尔 L42N01 液晶电视上为例）
153	PVSS_LV	地	
154	FRSG0P/LVA3P/EG7	前置 RSDS 绿基色信号（正）/LVDS 端口 A 数据输出（正）/TTL 端口绿基色信号	
155	FRSG0N/LVA3N/EG6	前置 RSDS 绿基色信号（负）/LVDS 端口 A 数据输出（负）/TTL 端口绿基色信号	
156	FRSG1P/LVACKP/EG5	前置 RSDS 绿基色信号（负）/LVDS 端口 A 时钟输出（正）/TTL 端口绿基色信号	
157	FRSG1N/LVACKN/EG4	前置 RSDS 绿基色信号（负）/LVDS 端口 A 时钟输出（负）/TTL 端口绿基色信号	
158	FRSG2P/LVA2P/EG3	前置 RSDS 绿基色信号（正）/LVDS 端口 A 数据输出（正）/TTL 端口绿基色信号	
159	FRSG2N/LVA2N/EG2	前置 RSDS 绿基色信号（负）/LVDS 端口 A 数据输出（负）/TTL 端口绿基色信号	
160	FRSG3P/LVA1P/EG1	前置 RSDS 绿基色信号（正）/LVDS 端口 A 数据输出（正）/TTL 端口绿基色信号	
161	FRSG3N/LVA1N/EG0	前置 RSDS 绿基色信号（负）/LVDS 端口 A 数据输出（负）/TTL 端口绿基色信号	
162	FRSB0P/LVA0P/ER7	前置 RSDS 蓝基色信号（正）/LVDS 端口 A 数据输出（负）/TTL 端口红基色信号	
163	FRSB0N/LVA0N/ER6	前置 RSDS 蓝基色信号（负）/LVDS 端口 A 数据输出（负）/TTL 端口红基色信号	
164	FRSB1P/ER5	前置 RSDS 蓝基色信号（正）/TTL 端口红基色信号	
165	FRSB1N/ER4	前置 RSDS 蓝基色信号（负）/TTL 端口红基色信号	
166	FRSB2P/ER3	前置 RSDS 蓝基色信号（正）/TTL 端口红基色信号	
167	FRSB2N/ER2	前置 RSDS 蓝基色信号（负）/TTL 端口红基色信号	
168	FRSB3P/ER1	前置 RSDS 蓝基色信号（正）/TTL 端口红基色信号	
169	FRSB3N/ER0	前置 RSDS 蓝基色信号（负）/TTL 端口红基色信号	
170	AVDD3V_LV（3.3V）	电源（3.3V）	
171	AVSS3V_LV	地	
172	VCCK（1.8V）	电源（1.8V）	
173	PI	RSDS PI 电阻（ RSDS 信号摆幅调整）	
174	BRSR0P/OB7	后置 RSDS 红基色信号（正）/TTL 端口蓝基色信号	
175	BRSR0N/OB6	后置 RSDS 红基色信号（负）/TTL 端口蓝基色信号	
176	BRSR1P/OB5	后置 RSDS 红基色信号（正）/TTL 端口蓝基色信号	
177	BRSR1N/OB4	后置 RSDS 红基色信号（负）/TTL 端口蓝基色信号	
178	BRSR2P/OB3	后置 RSDS 红基色信号（正）/TTL 端口蓝基色信号	
179	BRSR2N/OB2	后置 RSDS 红基色信号（负）/TTL 端口蓝基色信号	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
180	BRSR3P/OB1	后置 RSDS 红基色信号（正）/TTL 端口蓝基色信号	该集成电路是一种大规模主机心集成电路，主要分为 HDMI/ADC、AUDIO、RSDS/LVDS、MCU 控制四部分电路，应用在 AOC L42DH83F、海尔 L32/37/42N01 等液晶电视上。应用电路见附图 2-199（以应用在海尔 L42N01 液晶电视上为例）
181	BRSR3N/OB0	后置 RSDS 红基色信号（负）/TTL 端口蓝基色信号	
182	BRSCLKP	后置 RSDS 时钟信号（正）	
183	BRSCLKN	后置 RSDS 时钟信号（负）	
184	VCCK（1.8V）	电源（1.8V）	
185	GNDK	地	
186	AVSS_LV	地	
187	BRSG0P/OG7	后置 RSDS 绿基色信号（正）/TTL 端口绿基色信号	
188	BRSG0N/OG6	后置 RSDS 绿基色信号（负）/TTL 端口绿基色信号	
189	BRSG1P/OG5	后置 RSDS 绿基色信号（正）/TTL 端口绿基色信号	
190	BRSG1N/OG4	后置 RSDS 绿基色信号（负）/TTL 端口绿基色信号	
191	BRSG2P/OG3	后置 RSDS 绿基色信号（正）/TTL 端口绿基色信号	
192	BRSG2N/OG2	后置 RSDS 绿基色信号（负）/TTL 端口绿基色信号	
193	BRSG3P/OG1	后置 RSDS 绿基色信号（正）/TTL 端口绿基色信号	
194	BRSG3N/OG0	后置 RSDS 绿基色信号（负）/TTL 端口绿基色信号	
195	BRSB0P/OR7	后置 RSDS 蓝基色信号（正）/TTL 端口红基色信号	
196	BRSB0N/OR6	后置 RSDS 蓝基色信号（负）/TTL 端口红基色信号	
197	BRSB1P/OR5	后置 RSDS 蓝基色信号（正）/TTL 端口红基色信号	
198	BRSB1N/OR4	后置 RSDS 蓝基色信号（负）/TTL 端口红基色信号	
199	BRSB2P/OR3	后置 RSDS 蓝基色信号（正）/TTL 端口红基色信号	
200	BRSB2N/OR2	后置 RSDS 蓝基色信号（负）/TTL 端口红基色信号	
201	BRSB3P/OR1	后置 RSDS 蓝基色信号（正）/TTL 端口红基色信号	
202	BRSB3N/OR0	后置 RSDS 蓝基色信号（负）/TTL 端口红基色信号	
203	VCCLV（3.3V）	电源（3.3V）	
204	VCC3IO（3.3V）	电源（3.3V）	
205	VCCK（1.8V）	电源（1.8V）	
206	GPIO27/PWM_B/DBLC	通用输入与输出端/脉冲宽度调制信号/背光亮度控制	
207	GPIO28/PWM_C	通用输入与输出端/脉冲宽度调制信号	
208	GPIO29/PWM_D	通用输入与输出端/脉冲宽度调制信号	
209	GPIO30/SPI_WP	通用输入与输出端/SPI 接口写保护	
210	GPIO31/MSDA	通用输入与输出端/HDCP 键控 E^2PROM 串行数据	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
211	GPIO32/MSCL	通用输入与输出端/HDCP 键控 E^2PROM 串行时钟	
212	GPIO33/SPI_SDI	通用输入与输出端/SPI 接口串行数据输入	
213	GPIO34/SPI_CSN	通用输入与输出端/SPI 接口片选	
214	GPIO35/SPI_SCK	通用输入与输出端/SPI 接口串行时钟	
215	GPIO36/SPI_SDO	通用输入与输出端/SPI 接口串行数据输出	
216	GPIO37	通用输入与输出端	
217	GPIO38	通用输入与输出端	
218	GPIO39/IR_RX	通用输入与输出端/遥控接收信号	
219	GPIO40/SPDIFO	通用输入与输出/SPDIF 音频输出	
220	SARIN0	SAR 低速 ADC 输入	
221	SARIN1	SAR 低速 ADC 输入	
222	SARIN2	SAR 低速 ADC 输入	
223	SARIN3	SAR 低速 ADC 输入	
224	GPIO41	通用输入与输出端	
225	GPIO42	通用输入与输出端	
226	GPIO43	通用输入与输出端	
227	HPDC/GPIO_44	HDMI 端口 C 热插拔控制/通用输入与输出	
228	DDCHC_SDA/GPIO45	HDMI 端口 C 串行数据/通用输入与输出	
229	DDCHC_SCL/GPIO46	HDMI 端口 C 串行时钟/通用输入与输出	
230	DSUBDDC_SDA/UART_TX1/GPIO47	模拟 VGA DDC 通道（显示数据通道）串行数据/UART 异步发送/通用输入与输出端	
231	DSUBDDC_SCL/UART_RX1/GPIO48	模拟 VGA DDC 通道（显示数据通道）串行时钟/UART 异步接收/通用输入与输出端	
232	DDCHB_SCL/GPIO49	HDMI 端口 B 串行时钟/通用输入与输出	
233	DDCHB_SDA/GPIO50	HDMI 端口 B 串行数据/通用输入与输出	
234	HPDB/GPIO51	HDMI 端口 B 热插拔控制/通用输入与输出	
235	HPDA/GPIO52	HDMI 端口热插拔控制/通用输入与输出	
236	CEC/GPIO_53	消费电子控制/通用输入与输出	
237	DDCHA_SDA/GPIO54	HDMI 端口 A 串行数据/通用输入与输出	
238	DDCHA_SCL/GPIO55	HDMI 端口 A 串行时钟/通用输入与输出	
239	VCCK（1.8V）	电源（1.8V）	
240	GNDK	地	
241	VCC3IO（3.3V）	电源（3.3V）	
242	VDDD（1.8V）	电源	
243	AVSSD	地	
244	HDMI_RXCCKN	HDMI 端口 C 线时钟通道输入（负）	
245	HDMI_RXCCKP	HDMI 端口 C 线时钟通道输入（正）	
246	AVDD33_RX	电源	
247	HDMI_RXC0N	HDMI 端口 C 线数据通道 0（负）	
248	HDMI_RXC0P	HDMI 端口 C 线数据通道 0（正）	
249	HDMI_RXC1N	HDMI 端口 C 线数据通道 1（负）	
250	HDMI_RXC1P	HDMI 端口 C 线数据通道 1（正）	
251	HDMI_RXC2N	HDMI 端口 C 线数据通道 2（负）	
252	HDMI_RXC2P	HDMI 端口 C 线数据通道 2（正）	
253	DVCC_PLL（1.8V）	电源	
254	AVDD33_RX	电源	
255	AVSS_RX	地	
256	EXT_R	外接电阻	

该集成电路是一种大规模主机心集成电路，主要分为 HDMI/ADC、AUDIO、RSDS/LVDS、MCU 控制四部分电路，应用在 AOC L42DH83F、海尔 L32/37/42N01 等液晶电视上。应用电路见附图 2-199（以应用在海尔 L42N01 液晶电视上为例）

（237）HX6203A

引脚号	引脚符号	引 脚 功 能	备　注
1	P_A0	8 位数字视频输入位 0（LSB）	HX6203 是 HIMAX 公司出产的一款高性能，采用 Smart-Edge De-Interlacer （ SEDI ） ，Natural-Contour Scalar Enige（NCSE）与 Crystal- Clear Noise Reduction（CCNR）等核心技术的液晶电视视频处理芯片，它不仅能对传统的视频信号 CVBS、RGB、YC、YPbPr 进行译码，而且它内部含有 HDMI 译码器，内置有 OSD 发生器。应用在长虹 LT26510/LT32510/LT32519、创维 26L12IW 等液晶电视上。应用电路见附图 2-200（以应用在创维 26L12IW 液晶电视上为例）
2	P_A1	8 位数字视频输入位 1	
3	P_A2	8 位数字视频输入位 2	
4	P_A3	8 位数字视频输入位 3	
5	VCC3IO（3.3V）	I/O 电源（3.3V）	
6	P_A4	8 位数字视频输入位 4	
7	P_A5	8 位数字视频输入位 5	
8	P_A6	8 位数字视频输入位 6	
9	P_A7	8 位数字视频输入位 7（MSB）	
10	P_B0	8 位数字视频输入位 0（LSB）	
11	P_B1	8 位数字视频输入位 1	
12	P_B2	8 位数字视频输入位 2	
13	P_B3	8 位数字视频输入位 3	
14	GNDIO	I/O 地	
15	P_B4	8 位数字视频输入位 4	
16	P_B5	8 位数字视频输入位 5	
17	P_B6	8 位数字视频输入位 6	
18	P_B7	8 位数字视频输入位 7（MSB）	
19	GNDK	核心地	
20	VCCK（1.8V）	核心电源（1.8V）	
21	P_C0	8 位数字视频输入位 0（LSB）	
22	P_C1	8 位数字视频输入位 1	
23	P_C2	8 位数字视频输入位 2	
24	P_C3	8 位数字视频输入位 3	
25	VCC3IO（3.3V）	I/O 电源（3.3V）	
26	P_C4	8 位数字视频输入位 4	
27	P_C5	8 位数字视频输入位 5	
28	P_C6	8 位数字视频输入位 6	
29	P_C7	8 位数字视频输入位 7（MSB）	
30	CLK_A	第一数字视频时钟输入	
31	SYNC1	第一个数字视频同步输入	
32	SYNC2	第二个数字视频同步输入	
33	SYNC3	第三个数字视频同步输入	
34	GNDIO	I/O 地	
35	SYNC4	第四个数字视频同步输入	
36	SYNC5	第五个数字视频同步输入	
37	CLK_B	第二数字视频时钟输入	
38	I2SREFCK	系统时钟输出	
39	I2SCKI	I^2S 时钟输入	
40	I2SWSI	I^2S 字选通输入	
41	I2SDTI	I^2S 数据输入	
42	GNDK	核心地	
43	VCCK（1.8V）	核心电源（1.8V）	
44	AUIL1	模拟音频输入（左通道）	
45	AUR1	模拟音频输入（右通道）	
46	AUIL2	模拟音频输入（左通道）	
47	AUIR2	模拟音频输入（右通道）	
48	AUIL3	模拟音频输入（左通道）	
49	AUIR3	模拟音频输入（右通道）	
50	AUIL4	模拟音频输入（左通道）	
51	AUIR4	模拟音频输入（右通道）	
52	AUOR1	模拟音频输出（右通道）	
53	AUOL1	模拟音频输出（左通道）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
54	AUOR2	模拟音频输出（右通道）	HX6203 是 HIMAX 公司出产的一款高性能，采用 Smart-Edge De-Interlacer（SEDI），Natural-Contour Scalar Enige（NCSE）与 Crystal-Clear Noise Reduction（CCNR）等核心技术的液晶电视视频处理芯片，它不仅能对传统的视频信号 CVBS、RGB、YC、YPbPr 进行译码，而且它内部含有 HDMI 译码器，内置有 OSD 发生器。应用在长虹 LT26510/LT32510/LT32519、创维 26L12IW 等液晶电视上。应用电路见附图 2-200（以应用在创维 26L12IW 液晶电视上为例）
55	AUOL2	模拟音频输出（左通道）	
56	AUOR3	模拟音频输出（右通道）	
57	AUOL3	模拟音频输出（左通道）	
58	VDDA_AU	音频 DAC 模拟电源（3.3V）	
59	VSSA_AU	音频 DAC 模拟地	
60	VRP	DAC 参考电压（正）	
61	VRN	DAC 参考电压（负）	
62	VCM	DAC 公共参考电压	
63	VDDD_AU	音频 DAC 数字电源（3.3V）	
64	VSSD_AU	音频 DAC 数字地	
65	SPDIF	SPDIF 输出	
66	RST_N	系统复位	
67	BUSTYP	主机接口选择 1：2 线串行总线，0：并行总线	
68	IRDAT	红外遥控输入	
69	VCC3IO（3.3V）	I/O 电源（3.3V）	
70	INTO_N	中断输出（去 MCU）	
71	ALE	并行接口的地址锁存允许输入（从 MCU）	
72	RDZ	并行接口读控制输入（从 MCU）	
73	WRZ	并行接口写控制输入（从 MCU）	
74	GNDK	核心地	
75	VCCK（1.8V）	核心电源（1.8V）	
76	DBUS0	并行接口数据总线，输出位 0（LSB）	
77	DBUS1	并行接口数据总线，输出位 1	
78	DBUS2	并行接口数据总线，输出位 2	
79	DBUS3	并行接口数据总线，输出位 3	
80	DBUS4	并行接口数据总线，输出位 4	
81	GNDIO	I/O 地	
82	DBUS5	并行接口数据总线，输出位 5	
83	DBUS6	并行接口数据总线，输出位 6	
84	DBUS7/SDA	并行接口数据总线，输出位 7/串行数据	
85	SCL/CS	串行时钟输入/并行接口片选	
86	GNDK	核心地	
87	VCCK（1.8V）	核心电源（1.8V）	
88	VCCLV（3.3V）	RSDS/LVDS/TTL 电源（3.3V）	
89	GNDLV	RSDS/LVDS/TTL 地	
90	FRSR0P/LVB3P/EB7/F1POL20	前置 RSDS 红基色信号（正）/LVDS 端口 B 数据输出（正）/TTL 端口蓝基色信号/极性反转线模式输出源驱动	
91	FRSR0N/LVB3N/EB6	前置 RSDS 红基色信号（负）/LVDS 端口 B 数据输出（负）/TTL 端口蓝基色信号	
92	FRSR1P/LVBCKP/EB5/F1CLK	前置 RSDS 红基色信号（正）/LVDS 端口 B 时钟输出（正）/TTL 端口蓝基色信号/时钟信号	
93	FRSR1N/LVBCKN/EB4/F1RSR2	前置 RSDS 红基色信号（负）/LVDS 端口 B 时钟输出（负）/TTL 端口蓝基色信号/RSDS 红基色信号	
94	FRSR2P/LVB2P/EB3/F1RSR1	前置 RSDS 红基色信号（正）/LVDS 端口 B 数据输出（正）/TTL 端口蓝基色信号/RSDS 红基色信号	
95	FRSR2N/LVB2N/EB2/F1RSR0	前置 RSDS 红基色信号（负）/LVDS 端口 B 数据输出（负）/TTL 端口蓝基色信号/RSDS 红基色信号	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
96	FRSR3P/LVB1P/EB1/F1RSG2	前置 RSDS 红基色信号（正）/LVDS 端口 B 数据输出（正）/TTL 端口蓝基色信号/RSDS 绿基色信号	HX6203 是 HIMAX 公司出产的一款高性能，采用 Smart-Edge De-Interlacer（SEDI），Natural-Contour Scalar Enige（NCSE）与 Crystal-Clear Noise Reduction（CCNR）等核心技术的液晶电视视频处理芯片，它不仅能对传统的视频信号 CVBS、RGB、YC、YPbPr 进行译码，而且它内部含有 HDMI 译码器，内置有 OSD 发生器。应用在长虹 LT26510/LT32510/LT32519、创维 26L12IW 等液晶电视上。应用电路见附图 2-200（以应用在创维 26L12IW 液晶电视上为例）
97	FRSR3N/LVB1N/EB0/F1RSG1	前置 RSDS 红基色信号（负）/LVDS 端口 B 数据输出（负）/TTL 端口蓝基色信号/RSDS 绿基色信号	
98	FRSCLKP/LVB0P	前置 RSDS 时钟信号（正）/LVDS 端口 B 数据输出（正）	
99	FRSCLKN/LVB0N	前置 RSDS 时钟信号（负）/LVDS 端口 B 数据输出（负）	
100	VCCLV（3.3V）	RSDS/LVDS/TTL 电源（3.3V）	
101	VCCLVP（1.8V）	LVDS PLL 电源（1.8V）	
102	GNDLVP	LVDS PLL 地	
103	GNDLV	RSDS/LVDS/TTL 地	
104	FRSG0P/LVA3P/EG7/F1RSG0	前置 RSDS 绿基色信号（正）/LVDS 端口 A 数据输出（正）/TTL 端口绿基色信号/RSDS 绿基色信号	
105	FRSG0N/LVA3N/EG6/F2RSB2	前置 RSDS 绿基色信号（负）/LVDS 端口 A 数据输出（负）/TTL 端口绿基色信号/RSDS 蓝基色信号	
106	FRSG1P/LVACKP/EG5/F1RSB1	前置 RSDS 绿基色信号（正）/LVDS 端口 A 时钟输出（正）/TTL 端口绿基色信号/RSDS 蓝基色信号	
107	FRSG1N/LVACKN/EG4/F1RSB0	前置 RSDS 绿基色信号（负）/LVDS 端口 A 时钟输出（负）/TTL 端口绿基色信号/RSDS 蓝基色信号	
108	FRSG2P/LVA2P/EG3/F2RSB0	前置 RSDS 绿基色信号（正）/LVDS 端口 A 数据输出（正）/TTL 端口绿基色信号/RSDS 蓝基色信号	
109	FRSG2N/LVA2N/EG2/F2RSB1	前置 RSDS 绿基色信号（负）/LVDS 端口 A 数据输出（负）/TTL 端口绿基色信号/RSDS 蓝基色信号	
110	FRSG3P/LVA1P/EG1/F2RSB2	前置 RSDS 绿基色信号（正）/LVDS 端口 A 数据输出（正）/TTL 端口绿基色信号/RSDS 蓝基色信号	
111	FRSG3N/LVA1N/EG0/F2RSG0	前置 RSDS 绿基色信号（负）/LVDS 端口 A 数据输出（负）/TTL 端口绿基色信号/RSDS 绿基色信号	
112	FRSB0P/LVA0P/ER7/F2RSG1	前置 RSDS 蓝基色信号（正）/LVDS 端口 A 数据输出（正）/TTL 端口 B 红基色信号/RSDS 绿基色信号	
113	FRSB0N/LVA0N/ER6/F2RSG2	前置 RSDS 蓝基色信号（负）/LVDS 端口 A 数据输出（负）/TTL 端口 B 红基色信号/RSDS 绿基色信号	
114	VCCLV（3.3V）	RSDS/LVDS/TTL 电源（3.3V）	
115	GNDLV	RSDS/LVDS/TTL 地	
116	GNDK	核心地	
117	VCCK（1.8V）	核心电源（1.8V）	
118	FRSB1P/ER5/F2RSR0	前置 RSDS 蓝基色信号（正）/TTL 端口 B 红基色信号/RSDS 红基色信号	
119	FRSB1N/ER4/F2RSR1	前置 RSDS 蓝基色信号（负）/TTL 端口 B 红基色信号/RSDS 红基色信号	
120	FRSB2P/ER3/F2RSR2	前置 RSDS 蓝基色信号（正）/TTL 端口 B 红基色信号/RSDS 红基色信号	
121	FRSB2N/ER2/F2CLK	前置 RSDS 蓝基色信号（负）/TTL 端口 B 红基色信号/时钟信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
122	FRSB3P/ER1	前置 RSDS 蓝基色信号（正）/TTL 端口 B 红基色信号	HX6203 是 HIMAX 公司出产的一款高性能，采用 Smart-Edge De-Interlacer（SEDI），Natural-Contour Scalar Enige（NCSE）与 Crystal-Clear Noise Reduction（CCNR）等核心技术的液晶电视视频处理芯片，它不仅能对传统的视频信号 CVBS、RGB、YC、YPbPr 进行译码，而且它内部含有 HDMI 译码器，内置有 OSD 发生器。应用在长虹 LT26510/LT32510/LT32519、创维 26L12IW 等液晶电视上。应用电路见附图 2-200（以应用在创维 26L12IW 液晶电视上为例）
123	FRSB3N/ER0/F2POL20	前置 RSDS 蓝基色信号（负）/TTL 端口 B 红基色信号/极性反转线模式输出源驱动	
124	PI	RSDS PI 电阻（ RSDS 信号摆幅调整）	
125	BRSR0P/OB7/B1POL20	后置 RSDS 红基色信号（正）/TTL 端口 A 蓝基色信号/极性反转线模式输出源驱动	
126	BRSR0N/OB6	后置 RSDS 红基色信号（负）/TTL 端口 A 蓝基色信号	
127	BRSR1P/OB5/B1CLK	后置 RSDS 红基色信号（正）/TTL 端口 A 蓝基色信号/时钟信号	
128	BRSR1N/OB4/B1RSR2	后置 RSDS 红基色信号（负）/TTL 端口 A 蓝基色信号/RSDS 红基色信号	
129	BRSR2P/OB3/B1RSR1	后置 RSDS 红基色信号（正）/TTL 端口 A 蓝基色信号/RSDS 红基色信号	
130	BRSR2N/OB2/B1RSR0	后置 RSDS 红基色信号（负）/TTL 端口 A 蓝基色信号/RSDS 红基色信号	
131	GNDLV	RSDS/LVDS/TTL 地	
132	VCCLV（3.3V）	RSDS/LVDS/TTL 电源（3.3V）	
133	BRSR3P/OB1/B1RSG2	后置 RSDS 红基色信号（正）/TTL 端口 A 蓝基色信号/RSDS 绿基色信号	
134	BRSR3N/OB0/B1RSG1	后置 RSDS 红基色信号（负）/TTL 端口 A 蓝基色信号/RSDS 绿基色信号	
135	BRSCLKP	后置 RSDS 时钟信号（正）	
136	BRSCLKN	后置 RSDS 时钟信号（负）	
137	BRSG0P/OG7/B1RSG0	后置 RSDS 绿基色信号（正）/TTL 端口 A 绿基色信号/RSDS 绿基色信号	
138	BRSG0N/OG6/B1RSB2	后置 RSDS 绿基色信号（负）/TTL 端口 A 绿基色信号/RSDS 蓝基色信号	
139	BRSG1P/OG5/B1RSB1	后置 RSDS 绿基色信号（正）/TTL 端口 A 绿基色信号/RSDS 蓝基色信号	
140	BRSG1N/OG4/B1RSB0	后置 RSDS 绿基色信号（负）/TTL 端口 A 绿基色信号/RSDS 蓝基色信号	
141	BRSG2P/OG3/B2RSB0	后置 RSDS 绿基色信号（正）/TTL 端口 A 绿基色信号/RSDS 蓝基色信号	
142	BRSG2N/OG2/B2RSB1	后置 RSDS 绿基色信号（负）/TTL 端口 A 绿基色信号/RSDS 蓝基色信号	
143	BRSG3P/OG1/B2RSB2	后置 RSDS 绿基色信号（正）/TTL 端口 A 绿基色信号/RSDS 蓝基色信号	
144	BRSG3N/OG0/B2RSG0	后置 RSDS 绿基色信号（负）/TTL 端口 A 绿基色信号/RSDS 绿基色信号	
145	BRSB0P/OR7/B2RSG1	后置 RSDS 蓝基色信号（正）/TTL 端口 A 红基色信号/RSDS 绿基色信号	
146	BRSB0N/OR6/B2RSG2	后置 RSDS 蓝基色信号（负）/TTL 端口 A 红基色信号/RSDS 绿基色信号	
147	GNDLV	RSDS/LVDS/TTL 地	
148	VCCLV（3.3V）	RSDS/LVDS/TTL 电源（3.3V）	
149	VCCK（1.8V）	核心电源（1.8V）	
150	GNDK	核心地	
151	BRSB1P/OR5/B2RSR0	后置 RSDS 蓝基色信号（正）/TTL 端口 A 红基色信号/RSDS 红基色信号	
152	BRSB1N/OR4/B2RSR1	后置 RSDS 蓝基色信号（负）/TTL 端口 A 红基色信号/RSDS 红基色信号	
153	BRSB2P/OR3/B2RSR2	后置 RSDS 蓝基色信号（正）/TTL 端口 A 红基色信号/RSDS 红基色信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
154	BRSB2N/OR2/B2CLK	后置 RSDS 蓝基色信号（负）/TTL 端口 A 红基色信号/时钟信号	HX6203 是 HIMAX 公司出产的一款高性能，采用 Smart-Edge De-Interlacer（SEDI），Natural-Contour Scalar Enige（NCSE）与 Crystal-Clear Noise Reduction（CCNR）等核心技术的液晶电视视频处理芯片，它不仅能对传统的视频信号 CVBS、RGB、YC、YPbPr 进行译码，而且它内部含有 HDMI 译码器，内置有 OSD 发生器。应用在长虹 LT26510/LT32510/LT32519、创维 26L12IW 等液晶电视上。应用电路见附图 2-200（以应用在创维 26L12IW 液晶电视上为例）
155	BRSB3P/OR1	后置 RSDS 蓝基色信号（正）/TTL 端口 A 红基色信号	
156	BRSB3N/OR0/B2POL20	后置 RSDS 蓝基色信号/TTL 端口 A 红基色信号/极性反转线模式输出源驱动	
157	BSTH1	后启动脉冲	
158	BSTH2	后启动脉冲	
159	BTP	后源驱动 TP	
160	VCC3IO（3.3V）	I/O 电源（3.3V）	
161	FSTH1	前启动脉冲	
162	FSTH2	前启动脉冲	
163	FTP	前源驱动 TP	
164	POL/CLK	极性反转线模式输出源驱动器/ TTL 端口的时钟	
165	VCCK（1.8V）	核心电源（1.8V）	
166	GNDK	核心地	
167	STV1	栅极启动脉冲	
168	CPV	栅极驱动时钟	
169	STV2	栅极启动脉冲	
170	GNDIO	I/O 地	
171	OEV	栅极驱动输出使能	
172	GVON/DEN	GVON 控制信号/TTL 端口数据使能	
173	GVOF/HS	GVOFF 控制信号/TTL 端口行同步	
174	RLC	扫描左/右选择	
175	UDC/VS	扫描上/下选择/TTL 端口场同步	
176	PWMB	内部控制 PWM 输出	
177	PWMC	VCOM 控制 PWM 输出	
178	VCC3IO（3.3V）	I/O 电源（3.3V）	
179	PWMD	蜂鸣器控制 PWM 输出	
180	TSTMD1	测试模式选择	
181	TSTMD2	测试模式选择	
182	TSTMD3	系统测试模式选择	
183	MSDA	HDCP 键控 E^2PROM 串行数据	
184	MSCL	HDCP 键控 E^2PROM 串行时钟	
185	GNDIO	I/O 地	
186	DDCSDA	HDMI DDC（显示数据通道）串行数据	
187	DDCSCL	HDMI DDC（显示数据通道）串行时钟	
188	VCCP（1.8V）	系统 PLL 电源（1.8V）	
189	GNDP	系统 PLL 地	
190	PVCCG（1.8V）	PLL 模拟电源	
191	EXTCAP	HDMI 外部电容	
192	PGND	HDMI 音频 PLL 模拟地	
193	VSSP_DV	HDMI 模拟地	
194	VDDP_DV（3.3V）	HDMI 模拟电源	
195	REXT	外部终端电阻调节	
196	VDDA_DV（3.3V）	HDMI 模拟电源	
197	RXCKN	HDMI 时钟输入（负）	
198	RXCKP	HDMI 时钟输入（正）	
199	VSSA_DV	HDMI 模拟地	
200	RX0N	HDMI 通道 0 数据输入（负）	
201	RX0P	HDMI 通道 0 数据输入（正）	
202	VDDA_DV（3.3V）	HDMI 模拟电源	
203	RX1N	HDMI 通道 1 数据输入（负）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
204	RX1P	HDMI 通道 1 数据输入（正）	
205	VSSA_DV	HDMI 模拟地	
206	RX2N	HDMI 通道 2 数据输入（负）	
207	RX2P	HDMI 通道 2 数据输入（正）	
208	VSSA_DV	HDMI 模拟地	
209	BVDDA_VD（3.3V）	Y/C 地址模拟电源（3.3V）	
210	AOUT2	Y/C 地址输出	
211	AOUT1	Y/C 地址输出	
212	BVSSA_VD	Y/C 地址模拟地	
213	VMIDS（0.5V）	中等规模的电压外部电容	
214	VREF（1.25V）	参考电压外部电容	
215	VSSA_AD	模拟地（为 ADC）	
216	AI11（RIN1）	ADC 模拟输入（红基色信号输入）	
217	AI21（GIN1）	ADC 模拟输入（绿基色信号输入）	
218	AI31（BIN1）	ADC 模拟输入（蓝基色信号输入）	
219	AI41（YIN1）	ADC 模拟输入（亮度信号输入）	
220	VDDA_AD（3.3V）	电源（为 ADC）	HX6203 是 HIMAX 公司出产的一款高性能，采用 Smart-Edge De-Interlacer（SEDI），Natural-Contour Scalar Enige（NCSE）与 Crystal-Clear Noise Reduction（CCNR）等核心技术的液晶电视视频处理芯片，它不仅能对传统的视频信号 CVBS、RGB、YC、YPbPr 进行译码，而且它内部含有 HDMI 译码器，内置有 OSD 发生器。应用在长虹 LT26510/LT32510/LT32519、创维 26L12IW 等液晶电视上。应用电路见附图 2-200（以应用在创维 26L12IW 液晶电视上为例）
221	AI12（RIN2）	ADC 模拟输入（红基色信号输入）	
222	AI22（GIN2）	ADC 模拟输入（绿基色信号输入）	
223	AI32（BIN2）	ADC 模拟输入（蓝基色信号输入）	
224	AI42（YIN2）	ADC 模拟输入（亮度信号输入）	
225	VDDA_AD（3.3V）	电源（为 ADC）	
226	VSSA_AD	模拟地（为 ADC）	
227	AI13（RIN3）	ADC 模拟输入（红基色信号输入）	
228	AI23（GIN3）	ADC 模拟输入（绿基色信号输入）	
229	AI33（BIN3）	ADC 模拟输入（蓝基色信号输入）	
230	AI43（YIN3）	ADC 模拟输入（亮度信号输入）	
231	VDDA_AD（3.3V）	电源（为 ADC）	
232	AI14（RIN4）	ADC 模拟输入（红基色信号输入）	
233	AI24（GIN4）	ADC 模拟输入（绿基色信号输入）	
234	AI34（BIN4）	ADC 模拟输入（蓝基色信号输入）	
235	AI44（YIN4）	ADC 模拟输入（亮度信号输入）	
236	VSSA_AD	模拟地（为 ADC）	
237	VDDD_AD（3.3V）	数字电源（为 ADC）	
238	HSYNC	行同步输入	
239	VSYNC	场同步输入	
240	VSSD_AD	数字地（为 ADC）	
241	VDDP_AD（3.3V）	PLL 模拟电源（为 ADC）	
242	FILT	外部环路滤波器	
243	VSSP_AD	PLL 数字地（为 ADC）	
244	VSSDP_AD	PLL 数字地（为 ADC）	
245	VDDDP_AD（3.3V）	PLL 数字电源（为 ADC）	
246	VDDA_SIF	SIF ADC 模拟电源（3.3V）	
247	VSSA_SIF	SIF ADC 模拟地	
248	VREFP	SIF ADC 参考电压（正）	
249	VCMG	SIF ADC 公共参考电压	
250	VREFN	SIF ADC 参考电压（负）	
251	SIFP	SIF 输入（正）	
252	SIFN	SIF 输入（负）	
253	VDDD_SIF	SIF ADC 数字电源（3.3V）	
254	XTAL_IN	晶振输入（24.576MHz）	
255	XTAL_OUT	晶振输出	
256	VSSD_SIF	SIF ADC 数字地	

（238）HY27UF082G2B-TPCB

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC_1	空脚	该集成电路为存储器，应用在 LG42LD458-ZA、LG42LD458、LG42LD450、42LD450-ZA、LG42LD450N、LG42LD450N-ZA、LG42LD458 液晶电视上，应用电路见附图 2-201（以应用在 LG42LD458-ZA 液晶电视上为例）
2	NC_2	空脚	
3	NC_3	空脚	
4	NC_4	空脚	
5	NC_5	空脚	
6	NC_6	空脚	
7	$R/\overline{B}$	就绪/忙	
8	$\overline{RE}$	读使能	
9	$\overline{CE}$	芯片使能	
10	NC_7	空脚	
11	NC_8	空脚	
12	VCC_1	电源	
13	VSS_1	地	
14	NC_9	空脚	
15	NC_10	空脚	
16	CLE	命令锁存使能	
17	ALE	地址锁存使能	
18	$\overline{WE}$	写使能	
19	$\overline{WP}$	写保护	
20	NC_11	空脚	
21	NC_12	空脚	
22	NC_13	空脚	
23	NC_14	空脚	
24	NC_15	空脚	
25	NC_16	空脚	
26	NC_17	空脚	
27	NC_18	空脚	
28	NC_19	空脚	
29	I/O0	数字输入/输出	
30	I/O1	数字输入/输出	
31	I/O2	数字输入/输出	
32	I/O3	数字输入/输出	
33	NC_20	空脚	
34	NC_21	空脚	
35	NC_22	空脚	
36	VSS_2	地	
37	VCC_2	电源	
38	NC_23	空脚	
39	NC_24	空脚	
40	NC_25	空脚	
41	I/O4	数字输入/输出	
42	I/O5	数字输入/输出	
43	I/O6	数字输入/输出	
44	I/O7	数字输入/输出	
45	NC_26	空脚	
46	NC_27	空脚	
47	NC_28	空脚	
48	NC_29	空脚	

（239）HY27US08121B-TPCB/TPB

引脚号	引脚符号	引 脚 功 能	备　注
1	NC_1	空脚	该集成电路为存储器，应用在创维 8M88 机心与 LG 42PG60UD 等液晶电视上，应用电路见附图 2-202（以应用在 LG 42PG60UD 液晶电视上为例）
2	NC_2	空脚	
3	NC_3	空脚	
4	NC_4	空脚	
5	NC_5	空脚	
6	NC_6	空脚	
7	R/$\overline{B}$	读/忙（漏极开路输出）	
8	$\overline{RE}$	读使能	
9	$\overline{CE}$	芯片使能	
10	NC_7	空脚	
11	NC_8	空脚	
12	VCC_1	电源	
13	VSS_1	地	
14	NC_9	空脚	
15	NC_10	空脚	
16	CLE	命令锁存使能	
17	ALE	地址锁存使能	
18	$\overline{WE}$	写使能	
19	$\overline{WP}$	写保护	
20	NC_11	空脚	
21	NC_12	空脚	
22	NC_13	空脚	
23	NC_14	空脚	
24	NC_15	空脚	
25	NC_16	空脚	
26	NC_17	空脚	
27	NC_18	空脚	
28	NC_19	空脚	
29	I/O0	数据输入与输出	
30	I/O1	数据输入与输出	
31	I/O2	数据输入与输出	
32	I/O3	数据输入与输出	
33	NC_20	空脚	
34	NC_21	空脚	
35	NC_22	空脚	
36	VSS_2	地	
37	VCC_2	电源	
38	PFE	PFC 控制	
39	NC_23	空脚	
40	NC_24	空脚	
41	I/O4	数据输入与输出	
42	I/O5	数据输入与输出	
43	I/O6	数据输入与输出	
44	I/O7	数据输入与输出	
45	NC_25	空脚	
46	NC_26	空脚	
47	NC_27	空脚	
48	NC_28	空脚	

（240）HY57V161610ETP-7

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD	电源	
2	DQ0	数据输入与输出	
3	DQ1	数据输入与输出	
4	VSSQ	地	
5	DQ2	数据输入与输出	
6	DQ3	数据输入与输出	
7	VDDQ	电源	
8	DQ4	数据输入与输出	
9	DQ5	数据输入与输出	
10	VSSQ	地	
11	DQ6	数据输入与输出	
12	DQ7	数据输入与输出	
13	VDDQ	电源	
14	LDQM	数据输入/输出掩膜（低字节）	
15	WE	写使能	
16	CAS	列地址选通	
17	RAS	行地址选通	
18	CS	片选	
19	A11	地址信号	
20	A10	地址信号	
21	A0	地址信号	
22	A1	地址信号	
23	A2	地址信号	
24	A3	地址信号	
25	VDD	电源	该集成电路为 16 位同步 DRAM，采用 50 脚 TSOP 封装，应用在海信 TLM4628LF 液晶电视的录放电路中
26	VSS	地	
27	A4	地址信号	
28	A5	地址信号	
29	A6	地址信号	
30	A7	地址信号	
31	A8	地址信号	
32	A9	地址信号	
33	NC	空脚	
34	CKE	时钟使能	
35	CLK	时钟信号	
36	UDQM	数据输入/输出掩膜（高字节）	
37	NC	空脚	
38	VDDQ	电源	
39	DQ8	数据输入与输出	
40	DQ9	数据输入与输出	
41	VSSQ	地	
42	DQ10	数据输入与输出	
43	DQ11	数据输入与输出	
44	VDDQ	电源	
45	DQ12	数据输入与输出	
46	DQ13	数据输入与输出	
47	VSSQ	地	
48	DQ14	数据输入与输出	
49	DQ15	数据输入与输出	
50	VSS	地	

（241）HY57V281620HCT-H

引脚号	引脚符号	引 脚 功 能	备　注
1	VCC0	电源	
2	DQ0	多路数据输入/输出	
3	VCCQ0	电源	
4	DQ1	多路数据输入/输出	
5	DQ2	多路数据输入/输出	
6	VSSQ0	地	
7	DQ3	多路数据输入/输出	
8	DQ4	多路数据输入/输出	
9	VCCQ1	电源	
10	DQ5	多路数据输入/输出	
11	DQ6	多路数据输入/输出	
12	VSSQ1	地	
13	DQ7	多路数据输入/输出	
14	VCC1	电源	
15	LDQM	数据 I/O 屏蔽（在读模式下控制输出缓冲、在写模式下屏蔽输入数据）	
16	$\overline{WE}$	写启用	
17	$\overline{CAS}$	行地址选通	
18	$\overline{RAS}$	列地址选通	
19	$\overline{CS}$	芯片选择	
20	BA0	组地址输入	
21	BA1	组地址输入	
22	A10/AP	行地址输入	
23	A0	行地址输入	1. 封装：采用 54 脚 TSOP 封装 2. 用途：动态随机存取存储器（DRAM） 3. 应用领域：液晶电视 4. 关键参数：V_{CC}/V_{CCQ} 为 3～3.3～3.6V、环境温度为 0～70℃、最大功耗为 1W 5. 引脚排列及内部框图见附图 2-203，应用电路见附图 2-204（以应用在TCL LCD20V8NTR液晶电视上为例）
24	A1	行地址输入	
25	A2	行地址输入	
26	A3	行地址输入	
27	VCC2	电源	
28	VSS0	地	
29	A4	行地址输入	
30	A5	行地址输入	
31	A6	行地址输入	
32	A7	行地址输入	
33	A8	行地址输入	
34	A9	行地址输入	
35	A11	行地址输入	
36	NC	空脚	
37	CKE	时钟使能	
38	CLK	时钟	
39	UDQM	数据 I/O 屏蔽（在读模式下控制输出缓冲、在写模式下屏蔽输入数据）	
40	NC	空脚	
41	VSS1	地	
42	DQ8	多路数据输入/输出	
43	VCCQ2	电源	
44	DQ9	多路数据输入/输出	
45	DQ10	多路数据输入/输出	
46	VSSQ2	地	
47	DQ11	多路数据输入/输出	
48	DQ12	多路数据输入/输出	
49	VCCQ3	电源	
50	DQ13	多路数据输入/输出	
51	DQ14	多路数据输入/输出	
52	VSSQ3	地	
53	DQ15	多路数据输入/输出	
54	VSS2	地	

（242）HY57V641620FTP

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD1	电源	
2	DQ0	数据输入与输出	
3	VDDQ1	电源	
4	DQ1	数据输入与输出	
5	DQ2	数据输入与输出	
6	VSSQ	地	
7	DQ3	数据输入与输出	
8	DQ4	数据输入与输出	
9	VDDQ2	电源	
10	DQ5	数据输入与输出	
11	DQ6	数据输入与输出	
12	VSSQ2	地	
13	DQ7	数据输入与输出	
14	VDD2	电源	
15	LDQM	数据输入/输出掩膜（低字节）	
16	$\overline{WE}$	写使能	
17	$\overline{CAS}$	列地址选通	
18	$\overline{RAS}$	行地址选通	
19	$\overline{CS}$	片选	
20	BA0	栈地址	
21	BA1	栈地址	
22	A10/AP	地址信号/自动预充电	
23	A0	地址信号	
24	A1	地址信号	
25	A2	地址信号	
26	A3	地址信号	该集成电路为存储器，应用电路见附图 2-205（以应用在 LG 47LG60FR 液晶电视上为例）
27	VDD3	电源	
28	VSS	地	
29	A4	地址信号	
30	A5	地址信号	
31	A6	地址信号	
32	A7	地址信号	
33	A8	地址信号	
34	A9	地址信号	
35	A11	地址信号	
36	NC1	空脚	
37	CKE	时钟使能	
38	CLK	系统时钟输入	
39	UDQM	数据输入/输出掩膜（高字节）	
40	NC2	空脚	
41	VSS2	地	
42	DQ8	数据输入与输出	
43	VDDQ3	电源	
44	DQ9	数据输入与输出	
45	DQ10	数据输入与输出	
46	VSSQ3	地	
47	DQ11	数据输入与输出	
48	DQ12	数据输入与输出	
49	VDDQ4	电源	
50	DQ13	数据输入与输出	
51	DQ14	数据输入与输出	
52	VSSQ4	地	
53	DQ15	数据输入与输出	
54	VSS3	地	

（243）HY5DU281622ETP-5

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD	电源	
2	DQ0	数据输入/输出	
3	VDDQ	电源	
4	DQ1	数据输入/输出	
5	DQ2	数据输入/输出	
6	VSSQ	地	
7	DQ3	数据输入/输出	
8	DQ4	数据输入/输出	
9	VDDQ	电源	
10	DQ5	数据输入/输出	
11	DQ6	数据输入/输出	
12	VSSQ	地	
13	DQ7	数据输入/输出	
14	NC	空脚	
15	VDDQ	电源	
16	LDQS	数据选通（低字节）	
17	NC	空脚	
18	VDD	电源	
19	NC	空脚	
20	LDQM	数据输入/输出掩膜（低字节）	
21	$\overline{WE}$	命令输入（写使能）	
22	$\overline{CAS}$	命令输入（列地址）	
23	$\overline{RAS}$	命令输入（行地址）	
24	$\overline{CS}$	片选	
25	NC	空脚	该 IC 为 128M（8M×16） GDDR SDRAM，采用 66 脚 TSOP 封装，应用电路见附图 2-206（以应用在 LG 42LC2RR 液晶电视上为例），内部框图见附图 2-207
26	BA0	地址输入	
27	BA1	地址输入	
28	A10/AP	地址输入/预自动充电	
29	A0	地址输入	
30	A1	地址输入	
31	A2	地址输入	
32	A3	地址输入	
33	VDD	电源	
34	VSS	地	
35	A4	地址输入	
36	A5	地址输入	
37	A6	地址输入	
38	A7	地址输入	
39	A8	地址输入	
40	A9	地址输入	
41	A11	地址输入	
42	NC	空脚	
43	NC	空脚	
44	CKE	时钟使能	
45	CK	时钟信号	
46	$\overline{CK}$	差分时钟信号	
47	UDQM	数据输入/输出掩膜（高字节）	
48	VSS	地	
49	VREF	基准电压	
50	NC	空脚	
51	UDQS	数据选通（高字节）	
52	VSSQ	地	
53	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
54	DQ8	数据输入/输出	该 IC 为 128M（8M×16） GDDR SDRAM，采用 66 脚 TSOP 封装，应用电路见附图 2-206（以应用在 LG 42LC2RR 液晶电视上为例），内部框图见附图 2-207
55	VDDQ	电源	
56	DQ9	数据输入/输出	
57	DQ10	数据输入/输出	
58	VSSQ	地	
59	DQ11	数据输入/输出	
60	DQ12	数据输入/输出	
61	VDDQ	电源	
62	DQ13	数据输入/输出	
63	DQ14	数据输入/输出	
64	VSSQ	地	
65	DQ15	数据输入/输出	
66	VSS	地	

（244）HY5DU56822、HY5DU561622

引脚号		引脚符号	引脚功能	备注
TSOP	TSOP			
1	1	VDD	电源	1. 封装：采用 66 脚 TSOP 封装 2. 用途：256MB DDR SDRAM 3. 应用领域：H5DU561622 应用在 LCD42B03-P、 LCD40B03-P 等液晶电视上 4. 引脚排列及内部框图见附图 2-208，应用电路见附图 2-209（以 HY5DU561622 应用在 TCL LCD42B03-P 液晶电视上为例）
2	2	DQ0	数据输入/输出	
3	3	VDDQ	电源	
	4	NC	空脚	
4	5	DQ1	数据输入/输出	
5	8	DQ2	数据输入/输出	
6	6	VSSQ	地	
	7	NC	空脚	
7	11	DQ3	数据输入/输出	
	10	NC	空脚	
8		DQ4	数据输入/输出	
9	9	VDDQ	电源	
10		DQ5	数据输入/输出	
	13	NC	空脚	
	14	NC	空脚	
11		DQ6	数据输入/输出	
12	12	VSSQ	地	
13		DQ7	数据输入/输出	
14	16	NC	空脚	
15	15	VDDQ	电源	
16		LDQS	数据选通（低字节）	
17	17	NC	空脚	
18	18	VDD	电源	
19	19	NC	空脚	
	20	NC	空脚	
20		LDM	输入数据掩码（低字节）	
21	21	$\overline{WE}$	写使能	
22	22	$\overline{CAS}$	列地址选通信号输入	
23	23	$\overline{RAS}$	行地址选通信号输入	
24	24	$\overline{CS}$	片选	
25	25	NC	空脚	
26	26	BA0	分组地址输入	
27	27	BA1	分组地址输入	
28	28	A10/AP	地址输入/电源	
29	29	A0	地址输入	
30	30	A1	地址输入	

（续）

引脚号 TSOP	引脚号 TSOP	引脚符号	引脚功能	备注
31	31	A2	地址输入	1. 封装：采用 66 脚 TSOP 封装 2. 用途：256MB DDR SDRAM 3. 应用领域：H5DU561622 应用在 LCD42B03-P、 LCD40B03-P 等液晶电视上 4. 引脚排列及内部框图见附图 2-208，应用电路见附图 2-209（以 HY5DU561622 应用在 TCL LCD42B03-P 液晶电视上为例）
32	32	A3	地址输入	
33	33	VDD	电源	
34	34	VSS	地	
35	35	A4	地址输入	
36	36	A5	地址输入	
37	37	A6	地址输入	
38	38	A7	地址输入	
39	39	A8	地址输入	
40	40	A9	地址输入	
41	41	A11	地址输入	
42	42	A12	地址输入	
43	43	NC	空脚	
44	44	CKE	时钟使能	
45	45	CLK	差分时钟输入	
46	46	$\overline{\text{CLK}}$	差分时钟输入	
47	47	UDM	输入数据掩码（高字节）	
48	48	VSS	地	
49	49	VREF	参考电压	
50	50	NC	空脚	
51	51	UDQS	数据选通（高字节）	
52	52	VSSQ	地	
53	53	NC	空脚	
54	54	DQ8	数据输入/输出	
55	55	VDDQ	电源	
56	56	DQ9	数据输入/输出	
57	57	DQ10	数据输入/输出	
58	58	VSSQ	地	
59	59	DQ11	数据输入/输出	
60	60	DQ12	数据输入/输出	
61	61	VDDQ	电源	
62	62	DQ13	数据输入/输出	
63	63	DQ14	数据输入/输出	
64	64	VSSQ	地	
65	65	DQ15	数据输入/输出	
66	66	VSS	地	

（245）HYB18T512160AF-3S

引脚号	引脚符号	引 脚 功 能	备　　注
J2	VREF	参考电压	该集成电路为 512MB DDR2 SDRAM，采用 P-TFBGA-84 封装，应用电路见附图 2-210（以应用在 LG 42PG60UD 液晶电视上为例）
M8	A0	地址信号	
M3	A1	地址信号	
M7	A2	地址信号	
N2	A3	地址信号	
N8	A4	地址信号	
N3	A5	地址信号	
N7	A6	地址信号	
P2	A7	地址信号	
P8	A8	地址信号	
P3	A9	地址信号	
M2	A10/AP	地址信号/自动预充电	
P7	A11	地址信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
R2	A12	地址信号	
L2	BA0	栈地址总线	
L3	BA1	栈地址总线	
J8	CK	时钟信号	
K8	$\overline{CK}$	时钟信号	
K2	CKE	时钟使能	
K9	ODT	片终止控制	
L8	$\overline{CS}$	片选	
K7	$\overline{RAS}$	行地址选通	
L7	$\overline{CAS}$	列地址选通	
K3	$\overline{WE}$	写使能	
F7	LDQS	数据选通低字节	
B7	UDQS	数据选通高字节	
F3	LDM	数据掩膜低字节	
B3	UDM	数据掩膜高字节	
E8	$\overline{LDQS}$	数据选通低字节	
A8	$\overline{UDQS}$	数字选通高字节	
L1	NC4	空脚	
R3	NC5	空脚	
R7	NC6	空脚	
A2	NC1	空脚	
E2	NC2	空脚	
R8	NC3	空脚	
J7	VSSDL	地	
J1	VDDL	电源	该集成电路为 512MB DDR2 SDRAM，采用 P-TFBGA-84 封装，应用电路见附图 2-210（以应用在 LG 42PG60UD 液晶电视上为例）
H8	VSSQ1	地	
H2	VSSQ2	地	
F8	VSSQ3	地	
F2	VSSQ4	地	
E7	VSSQ5	地	
D8	VSSQ6	地	
D2	VSSQ7	地	
A7	VSSQ8	地	
B8	VSSQ9	地	
B2	VSSQ10	地	
P9	VSS1	地	
N1	VSS2	地	
J3	VSS3	地	
E3	VSS4	地	
A3	VSS5	地	
G9	VDDQ1	电源	
G7	VDDQ2	电源	
G3	VDDQ3	电源	
G1	VDDQ4	电源	
E9	VDDQ5	电源	
C9	VDDQ6	电源	
C7	VDDQ7	电源	
C3	VDDQ8	电源	
C1	VDDQ9	电源	
A9	VDDQ10	电源	
R1	VDD1	电源	
M9	VDD2	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
J9	VDD3	电源	
E1	VDD4	电源	
A1	VDD5	电源	
B9	DQ15	数据信号	
B1	DQ14	数据信号	
D9	DQ13	数据信号	
D1	DQ12	数据信号	
D3	DQ11	数据信号	
D7	DQ10	数据信号	该集成电路为 512MB DDR2 SDRAM，采用 P-TFBGA-84 封装，应用电路见附图 2-210（以应用在 LG 42PG60UD 液晶电视上为例）
C2	DQ9	数据信号	
C8	DQ8	数据信号	
F9	DQ7	数据信号	
F1	DQ6	数据信号	
H9	DQ5	数据信号	
H1	DQ4	数据信号	
H3	DQ3	数据信号	
H7	DQ2	数据信号	
G2	DQ1	数据信号	
G8	DQ0	数据信号	

（246）HYB25DC256160CF-5

引脚号	引脚符号	引 脚 功 能	备　注
A7	VDD_1	电源	
A8	DQ0	数据信号	
A9	VDDQ_1	电源	
B9	DQ1	数据信号	
B7	DQ2	数据信号	
A1	VSSQ_1	地	
C9	DQ3	数据信号	
C7	DQ4	数据信号	
B2	VDDQ_2	电源	
D9	DQ5	数据信号	
D7	DQ6	数据信号	
B8	VSSQ_2	地	
E9	DQ7	数据信号	
F9	NC/A13	空脚/地址信号	
C8	VDDQ_3	电源	该集成电路为 256MB 的双数据速率 SGRAM，应用电路见附图 2-211（以应用在 LG 52LG70ED-CA 液晶电视上为例）
E7	LDQS	数据选通低字节	
F8	VDD_2	电源	
F7	LDM	数据掩膜低字节	
G7	$\overline{WE}$	写使能	
G8	$\overline{CAS}$	列地址选通	
H7	$\overline{RAS}$	行地址选通	
H8	$\overline{CS}$	芯片选择	
J8	BA0	栈地址总线	
J7	BA1	栈地址总线	
K8	A10/AP	地址信号/自动预充电	
K7	A0	地址信号	
L8	A1	地址信号	
L7	A2	地址信号	
M8	A3	地址信号	
M7	VDD_3	电源	
A3	VSS_1	地	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
M2	A4	地址信号	
L3	A5	地址信号	
L2	A6	地址信号	
K3	A7	地址信号	
K2	A8	地址信号	
J3	A9	地址信号	
J2	A11	地址信号	
H2	NC/A12	空脚/地址信号	
H3	CKE	时钟使能	
G2	CK	时钟信号	
G3	$\overline{CK}$	互补时钟信号	
F3	UDM	数据掩膜高字节	
F2	VSS_2	地	
F1	VREF	参考电压	该集成电路为 256MB 的双数据速率 SGRAM，应用电路见附图 2-211（以应用在 LG 52LG70ED-CA 液晶电视上为例）
E3	UDQS	数据选通高字节	
C2	VSSQ_3	地	
E1	DQ8	数据信号	
D2	VDDQ_4	电源	
D3	DQ9	数据信号	
D1	DQ10	数据信号	
D8	VSSQ_4	地	
C3	DQ11	数据信号	
C1	DQ12	数据信号	
E8	VDDQ_5	电源	
B3	DQ13	数据信号	
B1	DQ14	数据信号	
E2	VSSQ_5	地	
A2	DQ15	数据信号	
M3	VSS_3	地	

（247）HYB25DC256163CE-4

引脚号	引脚符号	引 脚 功 能	备 注
1	VDD_1	电源	
2	DQ0	数据信号	
3	VDDQ_1	电源	
4	DQ1	数据信号	
5	DQ2	数据信号	
6	VSSQ_1	地	
7	DQ3	数据信号	
8	DQ4	数据信号	
9	VDDQ_2	电源	该集成电路为 256MB 的双数据速率 SGRAM，应用电路见附图 2-212（以应用在 LG 47LG60FR 液晶电视上为例）
10	DQ5	数据信号	
11	DQ6	数据信号	
12	VSSQ_2	地	
13	DQ7	数据信号	
14	NC_1	空脚	
15	VDDQ_3	电源	
16	LDQS	数据选通低字节	
17	A13/NC_2	地址信号/空脚	
18	VDD_2	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
19	NC_3	空脚	
20	LDM	数据掩膜低字节	
21	$\overline{WE}$	写使能	
22	$\overline{CAS}$	列地址选通	
23	$\overline{RAS}$	行地址选通	
24	$\overline{CS}$	芯片选择	
25	NC_4	空脚	
26	BA0	栈地址信号	
27	BA1	栈地址信号	
28	A10/AP	地址信号/预自动充电	
29	A0	地址信号	
30	A1	地址信号	
31	A2	地址信号	
32	A3	地址信号	
33	VDD_3	电源	
34	VSS_1	地	
35	A4	地址信号	
36	A5	地址信号	
37	A6	地址信号	
38	A7	地址信号	
39	A8	地址信号	
40	A9	地址信号	
41	A11	地址信号	该集成电路为 256MB 的双数据速率 SGRAM，应用电路见附图 2-212（以应用在 LG 47LG60FR 液晶电视上为例）
42	A12/NC_5	地址信号/空脚	
43	NC_6	空脚	
44	CKE	时钟使能	
45	CK	时钟信号	
46	$\overline{CK}$	互补时钟信号	
47	UDM	数据掩膜高字节	
48	VSS_2	地	
49	VREF	输入与输出端参考电压	
50	NC_7	空脚	
51	UDQS	数据选通高字节	
52	VSSQ_3	地	
53	NC_8	空脚	
54	DQ8	数据信号	
55	VDDQ_4	电源	
56	DQ9	数据信号	
57	DQ10	数据信号	
58	VSSQ_4	地	
59	DQ11	数据信号	
60	DQ12	数据信号	
61	VDDQ_5	电源	
62	DQ13	数据信号	
63	DQ14	数据信号	
64	VSSQ_5	地	
65	DQ15	数据信号	
66	VSS_3	地	

（248）ICE2A165、ICE2A265、ICE2A365

引脚号	引脚代码	引 脚 功 能	备　　注
1	SOFTS	软启动	1. 封装：采用 PG-DIP8-6 封装 2. 用途：离线式开关电源电流模式控制器 3. 应用领域：液晶电视，应用电路见附图 2-213（以 ICE2A165 应用在创维 P26TQI 型电源板中为例）
2	FB	反馈	
3	ISENSE	控制器电流感应输入	
4	DRAIN	漏极	
5	DRAIN	漏极	
6	NC	空脚	
7	VCC	控制器电流电压	
8	GND	地	

（249）ICE2PCS02G

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路为功率因数校正（PFC）控制器，采用 DSO-8 封装，应用电路见附图 2-214（以应用在海尔 L32N01 液晶电视上为例）
2	ICOMP	电流环路补偿	
3	ISENSE	电流检测输入	
4	VINS	欠电压检测输入	
5	VCOMP	电压环路补偿	
6	VSENSE	电压检测（反馈）输入	
7	VCC	电源	
8	GATE	栅极驱动输出	

（250）ICE3B0565

引脚号	引脚代码	引 脚 功 能	备　　注
1	SOFTS	软启动	1. 封装：采用 PG-DIP-8-6 2. 用途：PWM 控制芯片/MOSFET 大功率场效应晶体管的复合电源芯片，内含振荡器、取样稳压、驱动级等控制电路和 MOSFET 开关管，应用在康佳液晶电视中
2	FB	反馈	
3	CS	电流检测	
4	DRAIN	漏极	
5	DRAIN	漏极	
6	NC	空脚	
7	VCC	控制器电源电压	
8	GND	地	

（251）ICE3DS01L

引脚号	引脚代码	引脚功能	电压/V	备注
1	SOFTS	软启动	4.41	1. 封装：采用 PG-DIP-8-6 2. 用途：离线式开关电源电流模式控制器 3. 应用领域：彩色电视机、适配器、用于卫星和有线电视服务的机顶盒等产品 4. 此数据在康佳 LC-TM2018S 液晶电视上测得 5. 外形、引脚排列及内部框图见附图 2-215
2	FB	反馈	2.59	
3	CS	电流检测	0.05	
4	HV	高电压输入	299.95	
5	HV	高电压输入	299.95	
6	GATE	驱动输出	2.22	
7	VCC	控制器电源电压	15.03	
8	GND	地	0	

（252）ICL3232CBNZ

引脚号	引脚符号	引 脚 功 能	备　　注
1	C1+	外部电容器	该 IC 采用 PDIP、SOIC、SSOP、TSSOP 封装，应用在 LG 42LC2RR 液晶带录制功能电视上
2	V+	内部产生正发射电源（+5.5V）	
3	C1−	外部电容器	
4	C2+	外部电容器	
5	C2−	外部电容器	
6	V−	内部产生负发射电源（−5.5V）	
7	T2OUT	RS-232 电平发射输出	
8	R2IN	RS-232 兼容接收输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
9	R2OUT	TTL/CMOS 电平接收输出	该 IC 采用 PDIP、SOIC、SSOP、TSSOP 封装，应用在 LG 42LC2RR 液晶带录制功能电视上
10	T2IN	TTL/CMOS 兼容发射输入	
11	T1IN	TTL/CMOS 兼容发射输入	
12	R1OUT	TTL/CMOS 电平接收输出	
13	R1IN	RS-232 兼容接收输入	
14	T1OUT	RS-232 电平发射输出	
15	GND	地	
16	VCC	电源	

（253）ICS307

引脚号	引脚符号	引 脚 功 能	备　　注
1	X1/ICLK	并联谐振晶体连接/输入时钟	1. 封装：采用 16 脚 SOIC 封装 2. 用途：串行编程时钟源 3. 应用领域：应用在厦华液晶电视上 4. 关键参数：V_{DD} 为 3～5.5V 5. 引脚排列及内部框图见附图 2-216
2	NC	空脚	
3	VDD	电源	
4	NC	空脚	
5	GND	地	
6	CLK2	输出时钟	
7	NC	空脚	
8	SCLK	串行时钟	
9	STROBE	加载数据选通	
10	NC	空脚	
11	CLK1	输出时钟	
12	DATA	数据输入	
13	$\overline{\text{PDTS}}$	断电	
14	NC	空脚	
15	NC	空脚	
16	X2	输入晶体连接	

（254）IDT2309A-1DCG

引脚号	引脚符号	引 脚 功 能	备　　注
1	REF	输入参考时钟，5V 电压输入	IDT2309A 是一个高速锁相环（ PLL ）时钟缓冲器，应用电路见附图 2-217（以应用在 LG 52LG70ED-CA 液晶电视上为例）
2	CLKA1	输出时钟（为栈 A）	
3	CLKA2	输出时钟（为栈 A）	
4	VDD1	电源	
5	GND1	地	
6	CLKB1	输出时钟（为栈 B）	
7	CLKB2	输出时钟（为栈 B）	
8	S2	选择输入位 2	
9	S1	选择输入位 1	
10	CLKB3	输出时钟（为栈 B）	
11	CLKB4	输出时钟（为栈 B）	
12	GND2	地	
13	VDD2	电源	
14	CLKA3	输出时钟（为栈 A）	
15	CLKA4	输出时钟（为栈 A）	
16	CLKOUT	时钟输出	

（255）IN369CC

引脚号	引脚符号	引 脚 功 能	备　　注
1	FCS3	FM 片选	
2	GND	地	
3	VCCF	电源	
4	GND	地	
5	FD1	FM 数据	
6	VCCK	电源	
7	FD0	FM 数据	
8	FWP	FM 写保护	
9	FWR	FM 写信号	
10	FALE	FM 地址锁存使能	
11	FCLE	FM 命令锁存使能	
12	FRD	FM 读数据	
13	FD2	FM 数据	
14	FD3	FM 数据	
15	FD4	FM 数据	
16	FD5	FM 数据	
17	FD6	FM 数据	
18	GND	地	
19	VCCF	电源	
20	GND	地	
21	FD7	FM 数据	
22	VCCK	电源	
23	VCCF	电源	
24	GND	地	
25	FCS1	FM 片选	
26	FCS0	FM 片选	该集成电路应用在康佳 LC55TS86N 液晶电视上，应用电路见附图 2-218
27	VCCK	电源	
28	FD15	FM 数据	
29	FD14	FM 数据	
30	FD13	FM 数据	
31	TXD	发送信号	
32	SD2	串行数据	
33	SDCLK	串行数据时钟信号	
34	SD0	串行数据	
35	VCCK	电源	
36	SD1	串行数据	
37	GND	地	
38	GNDA	地	
39	GNDA	地	
40	NC	空脚	
41	V18	电源	
42	VCCA	电源	
43	VCCK	电源	
44	GND	地	
45	SDCMD	串行数据命令线	
46	SD3	串行数据线	
47	VCCSD	电源	
48	VCCSD	电源	
49	TYPE_DA	接地	
50	SD7	串行数据线	
51	SD6	串行数据线	
52	SD5	串行数据线	
53	SD4	串行数据线	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
54	GND	地	该集成电路应用在康佳 LC55TS86N 液晶电视上，应用电路见附图 2-218
55	FD8	FM 数据	
56	FD9	FM 数据	
57	FD10	FM 数据	
58	FD11	FM 数据	
59	VCCF	电源	
60	FD12	FM 数据	
61	FRB	FM 读信号	
62	CTRL_PRSC	CTRL_PRSC 信号	
63	TYPE	接地	
64	FCS2	FM 片选	

（256）IP101ALF

引脚号	引脚符号	引 脚 功 能	备　注
1	COL/RMII	冲突检测/RMII 模式	IP101ALF 为单端口 10/100 快速以太网收发器，提供两个 10/100Mbit/s 快速以太网地址，支持全/半双工模式，端口基于 IEEE 802.3/802.3u，支持 MDI/MDIX 功能，用户能通过 MII 和 RMII 接口与外部 PHY 或以太网交换芯片构建 VOIP 网关。采用 48 脚 LQFP 封装，应用电路见附图 2-219（以应用在创维 8M87 机心液晶电视为例）
2	TX_EN	发送使能	
3	TXD3	发送数据	
4	TXD2	发送数据	
5	TXD1	发送数据	
6	TXD0	发送数据	
7	TX_CLK/REF_CLK	发送时钟/参考时钟	
8	REGIN	稳压电源输入	
9	LED0/PHYAD0	LED 模式/PHY 地址	
10	LED1/PHYAD1	LED 模式/PHY 地址	
11	DGND	数字地	
12	LED2/PHYAD2	LED 模式/PHY 地址	
13	LED3/PHYAD3	LED 模式/PHY 地址	
14	DVDD33	3.3V 数字电源输入	
15	LED4/PHYAD4	LED 模式/PHY 地址	
16	RX_CLK/C50M_O	接收时钟/参考时钟输出（该引脚可以被配置为 50MHz 的时钟输出在 RMII 模式）	
17	DGND	数字地	
18	RXD3	接收数据	
19	RXD2	接收数据	
20	RXD1	接收数据	
21	RXD0	接收数据	
22	RX_DV/CRS_DV	接收数据有效/载波侦听	
23	CRS/LEDMOD	载波检测/上电复位时，此引脚状态被锁存来确定 LED 模式操作	
24	RX_ER	接收错误	
25	MDC	管理数据接口时钟	
26	MDIO	管理数据输入/输出接口	
27	TEST_ON	测试启用	
28	ISET	发送偏置电阻连接	
29	AGND	模拟地	
30	MDI_RN	接收输入（负）	
31	MDI_RP	接收输入（正）	
32	REGOUT	稳压电源输出	
33	MDI_TN	发送输出（负）	
34	MDI_TP	发送输出（正）	
35	AGND	模拟地	
36	AVDD33	3.3V 模拟电源输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
37	AN_ENA	此引脚锁存输入（在上电期间）或复位状态。设置高启用自动协商模式，设置低到强制模式。该引脚可直接连接到 GND 或 VCC	IP101ALF 为单端口 10/100 快速以太网收发器，提供两个 10/100Mbit/s 快速以太网地址，支持全/半双工模式，端口基于 IEEE 802.3/802.3u，支持 MDI/MDIX 功能，用户能通过 MII 和 RMII 接口与外部 PHY 或以太网交换芯片构建 VOIP 网关。采用 48 脚 LQFP 封装，应用电路见附图 2-219（以应用在创维 8M87 机心液晶电视为例）
38	DPLX	复位锁存（高电平）	
39	SPD	复位上电锁存到输入（可接地或电源）	
40	RPTR	启用引脚（该引脚可直接连接到 GND 或 VCC ）	
41	APS	设置为高电平时，使 IP101A LF 进入 APS 模式	
42	RESET_N	复位（启用低的状态信号将芯片复位）	
43	ISOL	隔离端（隔离 MDC / MDIO 管理接口）	
44	MII_SNIB	此引脚在上电期间或复位状态锁存输入。高拉设置 IP101A LF 进入 MII 操作模式。设置低 SNI 模式。该引脚可直接连接到 GND 或 VCC	
45	DGND	数字地	
46	X1	25MHz 晶体输入	
47	X2	25MHz 晶体输出	
48	INTR	中断	

（257）IP4776

引脚号	引脚符号	引 脚 功 能	备 注
1	VCC（5V0）	电源	IP4776 是专为主机的 HDMI 接口保护，采用 38 脚 TSSOP 封装，应用电路见附图 2-220（以应用在康佳 LC32FS81B 液晶电视上为例）
2	VCC（3V3）	电源	
3	GND	地	
4	TMDS_D2+	D2+TMDS（转换极低损耗微分信号）静电放电保护	
5	TMDS_GND	地	
6	NC	空脚	
7	TMDS_D1+	D1+TMDS（转换极低损耗微分信号）静电放电保护	
8	TMDS_GND	地	
9	NC	空脚	
10	TMDS_D0+	D0+TMDS（转换极低损耗微分信号）静电放电保护	
11	TMDS_GND	地	
12	NC	空脚	
13	TMDS_CLK+	时钟+TMDS（转换极低损耗微分信号）静电放电保护	
14	TMDS_GND	地	
15	NC	空脚	
16	CEC_IN	CEC（消费类电子产品控制）输入	
17	DDC_CLK_IN	数据显示通道时钟输入	
18	DDC_DAT_IN	数据显示通道数据输入	
19	HOT_PLUG_DET_IN	热插拔检测输入	
20	HOT_PLUG_DET_OUT	热插拔检测输出	
21	DDC_DAT_OUT	数据显示通道数据输出	
22	DDC_CLK_OUT	数据显示通道时钟输出	
23	CEC_OUT	CEC（消费类电子产品控制）输出	
24	TMDS_CLK−	时钟-TMDS（转换极低损耗微分信号）静电放电保护	
25	TMDS_GND	地	
26	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
27	TMDS_D0−	D0-TMDS（转换极低损耗微分信号）静电放电保护	IP4776 是专为主机的HDMI 接口保护，采用 38 脚TSSOP 封装，应用电路见附图 2-220（以应用在康佳LC32FS81B 液晶电视上为例）
28	TMDS_GND	地	
29	NC	空脚	
30	TMDS_D1−	D1-TMDS（转换极低损耗微分信号）静电放电保护	
31	TMDS_GND	地	
32	NC	空脚	
33	TMDS_D2−	D2-TMDS（转换极低损耗微分信号）静电放电保护	
34	TMDS_GND	地	
35	NC	空脚	
36	GND	地	
37	TMDS_BIAS	（转换极低损耗微分信号）静电放电偏压	
38	NC	空脚	

（258）IRU3037/CS

引脚号	引脚符号	引 脚 功 能	备　注
1	FB	反馈	该集成电路为同步 PWM 控制器，应用在TCL LCD40K73、TCLMS18 机心等液晶电视上，应用电路见附图 2-221（以应用在 TCL MS18 机心液晶电视上为例）
2	VCC	电源	
3	LDRV	同步功率 MOSFET 驱动输出	
4	GND	地	
5	HDRV	高侧功率 MOSFET 驱动输出	
6	VC	连接电压（总线图像电压）	
7	COMP	误差放大器补偿	
8	SS/SD	软启动	

（259）IS62WV2568BLL

引脚号	引脚符号	引 脚 功 能	备　注
1	A11	地址输入	该集成电路为 256K×8 低电压、超低功耗CMOS 静态 RAM，采用 32 脚 TSOP 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-222（以应用在夏普 LC-37GA6E 液晶电视上为例）
2	A9	地址输入	
3	A8	地址输入	
4	A13	地址输入	
5	$\overline{WE}$	写使能输入	
6	CS2	芯片使能输入	
7	A15	地址输入	
8	VCC	电源	
9	A17	地址输入	
10	A16	地址输入	
11	A14	地址输入	
12	A12	地址输入	
13	A7	地址输入	
14	A6	地址输入	
15	A5	地址输入	
16	A4	地址输入	
17	A3	地址输入	
18	A2	地址输入	
19	A1	地址输入	
20	A0	地址输入	
21	D0	输入与输出端	
22	D1	输入与输出端	
23	D2	输入与输出端	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
24	GND	地	该集成电路为 256K×8 低电压、超低功耗 CMOS 静态 RAM，采用 32 脚 TSOP 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-222（以应用在夏普 LC-37GA6E 液晶电视上为例）
25	D3	输入与输出端	
26	D4	输入与输出端	
27	D5	输入与输出端	
28	D6	输入与输出端	
29	D7	输入与输出端	
30	$\overline{CS1}$	芯片使能输入	
31	A10	地址输入	
32	$\overline{OE}$	输出使能输入	

（260）ISL6539CAZ

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路是具有 DDR 选择的宽输入范围双 PWM 控制器，输出电压范围为 0.9~5.5V。应用电路见附图 2-223（以应用在 TCL BC53 机心液晶电视上为例）
2	LGATE1	PWM 控制栅极驱动（为下 MOSFET）	
3	PGND1	地	
4	PHASE1	接 MOSFET 源极	
5	UGATE1	PWM 控制栅极驱动（为上 MOSFET）	
6	BOOT1	MOSFET 驱动器的 PWM 供电转换器（连接自举电容与自举二极管阴极）	
7	ISEN1	用来监测两端的电压降较低的 MOSFET 电流反馈和过流保护	
8	EN1	使能	
9	GND	地	
10	VSEN1	连接到电阻分压器设置所需的输出电压	
11	OCSET1	缓冲的 0.9V 内部参考电压	
12	SOFT1	软启动（为各自控制器）	
13	DDR	当 DDR 引脚为低电平时，该芯片可以用作双转换控制器	
14	VIN	电压输入	
15	PG1	PGOOD1 是一个开漏输出，用于指示状态的输出电压	
16	PG2/REF	指示状态的输出电压/参考信号	
17	SOFT2	软启动（为各自控制器）	
18	OCSET2	过电流点设置	
19	VSEN2	连接到电阻分压器设置所需的输出电压	
20	GND	地	
21	EN2	使能	
22	ISEN2	用来监测两端的电压降较低的 MOSFET 电流反馈和过电流保护	
23	BOOT2	MOSFET 驱动器的 PWM 供电转换器（连接自举电容与自举二极管阴极）	
24	UGATE2	PWM 控制栅极驱动（为上 MOSFET）	
25	PHASE2	接 MOSFET 源极	
26	PGND2	地	
27	LGATE2	PWM 控制栅极驱动（为下 MOSFET）	
28	VCC	电源	

（261）ISP1504ABS

引脚号	引脚符号	引 脚 功 能	备 注
1	DATA0	双向 ULPI 数据总线	该集成电路为 ULPI 高速通用串行总线 On-The-Go 收发器，采用 HVQFN32 封装，应用电路见附图 2-224（以应用在 LG 52LG70ED-CA 液晶电视上为例）
2	VCC_I/O_1	电源	
3	RREF	参考电阻	
4	DM	数据线（D−）	
5	DP	数据线（D+）	
6	FAULT	故障检测	
7	ID	识别	
8	CPGND	电荷泵地	
9	C_B	飞电容连接（为电荷泵）	
10	C_A	飞电容连接（为电荷泵）	
11	VCC	电源	
12	PSW_N	外部 VBUS 电源开关或外部电荷泵启用	
13	VBUS	总线电压	
14	REG3V3	3.3V 稳压输出	
15	XTAL1	晶体振荡器或时钟输入	
16	XTAL2	晶体振荡器输出	
17	RESET_N	异步复位输入	
18	REG1V8	1.8V 稳压输出	
19	DIR	ULPI 方向信号	
20	STP	ULPI 停止信号	
21	NXT	ULPI 第二个信号	
22	VCC_I/O_2	电源	
23	DATA7	双向 ULPI 数据总线	
24	DATA6	双向 ULPI 数据总线	
25	DATA5	双向 ULPI 数据总线	
26	DATA4	双向 ULPI 数据总线	
27	CLOCK	60MHz 时钟输出	
28	DATA3	双向 ULPI 数据总线	
29	CHIP_SELECT_N	低电平芯片选择	
30	VCC_I/O_3	电源	
31	DATA2	双向 ULPI 数据总线	
32	DATA1	双向 ULPI 数据总线	

（262）IT2418

引脚号	引脚符号	引 脚 功 能	备 注
1	S4	感应按键输入	IT2418 是一款支持 8 通道的电容式触摸传感芯片，应用在创维 8M49 机心上
2	S5	感应按键输入	
3	S6	感应按键输入	
4	AVSS	地	
5	CREF	参考电流	
6	IADJ	外接电阻，用于调整按键灵敏度	
7	S7	感应按键输入	
8	BP	外接电容（该电容作为 LDO 滤波电容，典型应用为 1μF）	
9	IFMD/OD	HWMD 引脚接低时，作为 IFMD 串口模式选择。接高为 SPI 模式；接低为 I^2C 模式。 HWMD 引脚接高时，作为 OD 开漏输出使能。接高使能 GPIO 开漏驱动；接低使能 GPIO 直接驱动	
10	PD	掉电控制，高电平有效	
11	ENC	使能编码输出模式	
12	INTN/ACT/BZO	HWMD 引脚接低时，可作为中断输出，背光输出或者蜂鸣输出。作为中断输出时，INTN 引脚开漏，低有效。作为背光或蜂鸣输出时，ACT/BZO 引脚直接驱动。HWMD 引脚接高时，作为背光驱动，当有触摸时，ACT 输出高电平，否则 ACT 输出低电平	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
13	GPIO5/BZMD1	HWMD 引脚接低时，作为通用输入输出接口 5。HWMD 引脚接高时：当 ENC 引脚接低，则作为通用输入输出接口 5；当 ENC 引脚接高，则作为蜂鸣输出模式选择位 1	IT2418 是一款支持 8 通道的电容式触摸传感芯片，应用在创维 8M49 机心上
14	GPIO4/BAMD0	HWMD 引脚接低时，作为通用输入输出接口 4。HWMD 引脚接高时：当 ENC 引脚接低，则作为通用输入输出接口 4；当 ENC 引脚接高，则作为蜂鸣输出模式选择位 0	
15	GPIO3	通用输入输出接口	
16	GPIO2	通用输入输出接口	
17	GPIO1	通用输入输出接口	
18	GPIO0	通用输入输出接口	
19	SDA/SDO/MOT0	HWMD 引脚接低时：当 IFMD 引脚接高，则作为 SDO（SPI 数据输出总线）；当 IFMD 引脚接低，则作为 SDA（I^2C 数据总线）。HWMD 引脚接高时，作为输入，设置触摸有效时间长度	
20	SCL/SCLK/MOT1	HWMD 引脚接低时：当 IFMD 引脚接高，则作为 SDO（SPI 数据输出总线）；当 IFMD 引脚接低，则作为 SDA（I^2C 数据总线）。HWMD 引脚接高时，作为输入，设置触摸有效时间长度	
21	DVDD	电源	
22	DVSS	地	
23	ADD0/CSN/SEN1	HWMD 引脚接低时：当 IFMD 引脚接高，则作为 CSN（SPI 传输使能控制总线）；当 IFMD 引脚接低，则作为 ADD0（I^2C 器件地址选择引脚）。HWMD 引脚接高时，作为 SEN1 调整基准电容控制	
24	ADD1/SDI/SEN0	HWMD 引脚接低时：当 IFMD 引脚接高，则作为 CSN（SPI 传输使能控制总线）；当 IFMD 引脚接低，则作为 ADD1（I^2C 器件地址选择引脚）。HWMD 引脚接高时，作为 SEN0 调整基准电容控制	
25	GPIO6	通用输入输出接口	
26	GPIO7/BZO	HWMD 引脚接低时，作为通用输入输出接口 7。HWMD 引脚接高时：当 ENC 引脚接低，则作为通用输入输出接口 7；当 ENC 引脚接高，可作为 BZO 蜂鸣输出	
27	ASSI	相邻按键抑制（ASS）使能，高有效	
28	HWMD	芯片配置模式选择（接高为硬件配置模式，接低为软件配置模式）	
29	S0	感应按键输入	
30	S1	感应按键输入	
31	S2	感应按键输入	
32	S3	感应按键输入	

（263）ITE6633

引脚号	引脚符号	引 脚 功 能	备 注
1	BHPD2	源连接到端口 B 的热插拔信号	该集成电路为 3 到 1 HDMI 1.4 有源开关与 EDID RAM，采用 64 引脚 LQFP 封装，应用电路见附图 2-225（以应用在康佳 LED42MS92DC 液晶电视上为例）
2	SDA2	端口 B DDC（显示数据通道）总线数据线	
3	SCL2	端口 B DDC（显示数据通道）总线时钟线	
4	B21	端口 B 时钟通道负输入	
5	A21	端口 B 时钟通道正输入	
6	POW2	检测 PWR5V 的输入端 B	
7	B22	端口 B 通道 0 负输入	
8	A22	端口 B 通道 0 正输入	
9	GND	地	
10	B23	端口 B 通道 1 负输入	
11	A23	端口 B 通道 1 正输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
12	VCC	电源	
13	B24	端口 B 通道 2 负输入	
14	A24	端口 B 通道 2 正输入	
15	POW1	检测 PWR5V 的输入端 B	
16	HPD1	源连接到端口 A 的热插拔信号	
17	I2C_RST	逻辑块复位信号（高态有效）	
18	SDA1	端口 A DDC（显示数据通道）总线数据线	
19	SCL1	端口 A DDC（显示数据通道）总线时钟线	
20	B11	端口 A 时钟通道负输入	
21	A11	端口 A 时钟通道正输入	
22	VCC	电源	
23	B12	端口 A 通道 0 负输入	
24	A12	端口 A 通道 0 正输入	
25	GND	地	
26	B13	端口 A 通道 1 负输入	
27	A13	端口 A 通道 1 正输入	
28	NC	空脚	
29	B14	端口 A 通道 2 负输入	
30	A14	端口 A 通道 2 正输入	
31	REXT	外部电阻（为自动校准）	
32	POWDN	掉电	
33	SDA_CTL	串行编程时钟（为芯片编程）	
34	SCL_CTL	串行编程时钟（为芯片编程）	
35	I2C_ADDR	串行编程设备地址的控制	
36	Y4	输出端口通道 2 正输入	该集成电路为 3 到 1 HDMI 1.4 有源开关与 EDID RAM，采用 64 引脚 LQFP 封装，应用电路见附图 2-225（以应用在康佳 LED42MS92DC 液晶电视上为例）
37	Z4	输出端口通道 2 负输入	
38	VCC	电源	
39	Y3	输出端口通道 1 正输入	
40	Z3	输出端口通道 1 负输入	
41	GND	地	
42	Y2	输出端口通道 0 正输入	
43	Z2	输出端口通道 0 负输入	
44	HPD_SINK	HDMI 接收器的热插拔检测	
45	Y1	输出端口时钟通道正输入	
46	Z1	输出端口时钟通道负输入	
47	SCL_XINK	输出端口 DDC（显示数据通道）总线时钟线	
48	SDA_SINK	输出端口 DDC（显示数据通道）总线数据线	
49	POW_SINK	PWR5V 输入和 TMDS 时钟	
50	HPD3	源连接到端口 B 的热插拔信号	
51	SDA3	端口 C DDC（显示数据通道）总线数据线	
52	SCL3	端口 C DDC（显示数据通道）总线时钟线	
53	B31	端口 C 时钟通道负输入	
54	A31	端口 C 时钟通道正输入	
55	POW3	检测 PWR5V 的输入端 C	
56	B32	端口 C 通道 0 负输入	
57	A32	端口 C 通道 0 正输入	
58	GND	地	
59	B33	端口 C 通道 1 负输入	
60	A33	端口 C 通道 1 正输入	
61	VCC	电源	
62	B34	端口 C 通道 2 负输入	
63	A34	端口 C 通道 2 正输入	
64	CEXT	外接电容	

（264）IXB405WJ

引脚号	引脚符号	引 脚 功 能	备　注
1	XTALO	晶振输出	
2	PAVDD1	电源	
3	MLF1	多级滤波信号（外接电容）	
4	PAVSS1	地	
5	PAVDD2	电源	
6	PLF2	锁相环滤波（外接电容）	
7	PAVSS2	地	
8	VSSC	地	
9	VDDC	电源	
10	AIN-HS	模拟输入_行同步信号	
11	A1IN-VS	模拟输入_场同步信号	
12	TEST-MODE	测试_模式	
13	RESET	复位信号	
14	SCL	串行时钟	
15	V5SF	电源（5V）	
16	SDA	串行数据	
17	PWM	调宽脉冲输入	
18	FLD_IO	自动显示/输入与输出端	
19	VDDH	电源	
20	VSSH	地	
21	H	行同步信号输入	
22	V	场同步信号输入	
23	DE	数据输出允许控制	
24	PLL_VCC	电源	
25	PLL_GND	地	该集成电路为视频处理器，应用在夏普 LCD-37GA5 液晶电视上
26	TD1+	数字对信号输出（正）	
27	TD1−	数字对信号输出（负）	
28	TCLK+	测试时钟（正）	
29	TCLK−	测试时钟（负）	
30	TC1+	数字对信号输出（正）	
31	TC1−	数字对信号输出（负）	
32	LVDS_GND	地	
33	LVDS-VCC	电源	
34	TB1+	数字对信号输出（正）	
35	TB1−	数字对信号输出（负）	
36	TA1+	数字对信号输出（正）	
37	TA1−	数字对信号输出（负）	
38	LVDS_VDDP	电源	
39	GPO	通用输出	
40	VDDC	电源	
41	VSSC	地	
42	DIN19	数据输入	
43	DIN18	数据输入	
44	DIN17	数据输入	
45	DIN16	数据输入	
46	DIN15	数据输入	
47	DIN14	数据输入	
48	DIN13	数据输入	
49	DIN12	数据输入	
50	VDDH	电源	
51	VSSH	地	
52	DIN11	数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	DIN10	数据输入	
54	DIN9	数据输入	
55	DIN8	数据输入	
56	CLK	时钟信号输入	
57	DIN7	数据输入	
58	DIN6	数据输入	
59	DIN5	数据输入	
60	DIN4	数据输入	
61	DIN3	数据输入	
62	DIN2	数据输入	
63	DIN1	数据输入	
64	DIN0	数据输入	
65	VDDH	电源	
66	VSSH	地	
67	VDDC	电源	
68	VSSC	地	
69	DIN23	数据输入	
70	DIN22	数据输入	
71	DIN21	数据输入	
72	DIN20	数据输入	
73	MD0	数据总线输入与输出	
74	VSSC	地	
75	MD1	数据总线输入与输出	
76	MD2	数据总线输入与输出	
77	VDDM	电源	
78	MD3	数据总线输入与输出	该集成电路为视频处理器，应用在夏普 LCD-37GA5 液晶电视上
79	DQM0	数据掩膜输入与输出	
80	VSSM	地	
81	VDDM	电源	
82	DQS1	数据选通输出	
83	VSSM	地	
84	MD4	数据总线输入与输出	
85	VDDM	电源	
86	MD5	数据总线输入与输出	
87	VSSM	地	
88	MD6	数据总线输入与输出	
89	VDDC	电源	
90	MD7	数据总线输入与输出	
91	MD8	数据总线输入与输出	
92	VSSC	地	
93	MD9	数据总线输入与输出	
94	MD10	数据总线输入与输出	
95	VDDM	电源	
96	MD11	数据总线输入与输出	
97	DQM1	数据掩膜输入与输出	
98	VSSM	地	
99	VDDM	电源	
100	DQS1	数据选通输出	
101	VSSM	地	
102	MD12	数据总线输入与输出	
103	VDDM	电源	
104	MD13	数据总线输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
105	VSSM	地	
106	MD14	数据总线输入与输出	
107	VDDC	电源	
108	MD15	数据总线输入与输出	
109	MA11	地址总线	
110	VSSC	地	
111	MA10	地址总线	
112	MA9	地址总线	
113	VDDC	电源	
114	MA8	地址总线	
115	MA7	地址总线	
116	VSSM	地	
117	MA6	地址总线	
118	MA5	地址总线	
119	VDDM	电源	
120	MA4	地址总线	
121	VSSM	地	
122	MA3	地址总线	
123	MA2	地址总线	
124	VDDM	电源	
125	MA1	地址总线	
126	MA0	地址总线	
127	VSSL	地	
128	VDDL	电源	
129	VSSM	地	
130	MCKO	主时钟输入	该集成电路为视频处理器，应用在夏普 LCD-37GA5 液晶电视上
131	MCKO	主时钟输入	
132	VSSM	地	
133	CS0	芯片选择	
134	VDDM	电源	
135	CS1	芯片选择	
136	VDDM	电源	
137	RAS	行地址选通	
138	CAS	列地址选通	
139	VDDR	电源	
140	MVREF	参考电压	
141	VSSR	地	
142	WE	写使能	
143	VDDC	电源	
144	CLKE	时钟控制使能	
145	BA0	栈地址	
146	VSSC	地	
147	BA1	栈地址	
148	MD16	数据总线输入与输出	
149	VDDC	电源	
150	MD17	数据总线输入与输出	
151	VSSM	地	
152	MD18	数据总线输入与输出	
153	VDDM	电源	
154	MD19	数据总线输入与输出	
155	VSSM	地	
156	DQS2	数据选通输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
157	VDDM	电源	
158	VSSM	地	
159	DQM2	数据掩膜输入与输出	
160	MD20	数据总线输入与输出	
161	VDDM	电源	
162	MD21	数据总线输入与输出	
163	MD22	数据总线输入与输出	
164	VSSC	地	
165	MD23	数据总线输入与输出	
166	MD24	数据总线输入与输出	
167	VDDC	电源	
168	MD25	数据总线输入与输出	
169	VSSM	地	
170	MD26	数据总线输入与输出	
171	VDDM	电源	
172	MD27	数据总线输入与输出	
173	VSSM	地	
174	DQS3	数据选通输出	
175	VDDM	电源	
176	VSSM	地	
177	DQM3	数据掩膜输入与输出	
178	MD28	数据总线输入与输出	
179	VDDM	电源	
180	MD29	数据总线输入与输出	该集成电路为视频处理器，应用在夏普 LCD-37GA5 液晶电视上
181	MD30	数据总线输入与输出	
182	VSSC	地	
183	MD31	数据总线输入与输出	
184	VDDC	电源	
185	VSSC	地	
186	VDDH	电源	
187	VSSH	地	
188	MPUGP IO4	通用输入与输出端	
189	MPUGP IO3	通用输入与输出端	
190	MPUGP IO2	通用输入与输出端	
191	MPUGP IO1	通用输入与输出端	
192	NC	空脚	
193	MPUGP IO0	通用输入与输出端	
194	A_D0	数据信号输入（用于输入总线接口信号）	
195	A_D1	数据信号输入（用于输入总线接口信号）	
196	A_D2	数据信号输入（用于输入总线接口信号）	
197	A_D3	数据信号输入（用于输入总线接口信号）	
198	VDDC	电源	
199	VSSC	地	
200	A_D4	数据信号输入（用于输入总线接口信号）	
201	A_D5	数据信号输入（用于输入总线接口信号）	
202	A_D6	数据信号输入（用于输入总线接口信号）	
203	A_D7	数据信号输入（用于输入总线接口信号）	
204	VDDH	电源	
205	VSSH	地	
206	ADDR0	地址信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
207	ADDR1	地址信号	
208	ADDR2	地址信号	
209	ADDR3	地址信号	
210	ADDR4	地址信号	
211	ADDR5	地址信号	
212	ADDR6	地址信号	
213	ADDR7	地址信号	
214	VDDC	电源	
215	VSSC	地	
216	RD	数据读出控制	
217	WR	数据写入控制	
218	ALE	地址锁存使能	
219	MPUCSON	片选	
220	INT	中断控制	
221	AVDD_ADC3	电源	
222	AVSS_ADC3	地	
223	VREFN_3	参考电压（负）	
224	VREFP_3	参考电压（正）	
225	PR_R1	PC 的红基色信号输入	
226	PR_R2	PC 的红基色信号输入	
227	AVDD_ADC2	电源	
228	AVSS_ADC2	地	
229	VREFN_2	参考电压（负）	
230	VREFP_2	参考电压（正）	
231	C	色度信号输入	该集成电路为视频处理器，应用在夏普 LCD-37GA5 液晶电视上
232	PB_B1	PC 的蓝基色信号输入	
233	PB_B2	PC 的蓝基色信号输入	
234	AVDD3_AVSP2	电源	
235	AVSS3_BG_ASS	地	
236	CVBS_OUTP	复合视频基带信号输出（正）	
237	CVBS_OUTN	复合视频基带信号输出（负）	
238	AVDD_ADC1	电源	
239	AVSS_ADC1	地	
240	VREFN_1	参考电压（负）	
241	VREFP_1	参考电压（正）	
242	CVBS1	复合视频基带信号输入	
243	CVBS2	复合视频基带信号输入	
244	CVBS3	复合视频基带信号输入	
245	AIN_N1	模拟信号输入	
246	Y_G1	亮度_绿基色信号输入	
247	AIN_N2	模拟信号输入	
248	Y_G2	亮度_绿基色信号输入	
249	AIN_N3	模拟信号输入	
250	VSSC	地	
251	VDDC	电源	
252	PDVDD	电源	
253	PDVSS	地	
254	PAVDD	电源	
255	PAVSS	地	
256	XTALI	晶振输入	

（265）IXB428WJ

引脚号	引脚符号	引 脚 功 能	备　　注
1	A16	地址信号	
2	A15	地址信号	
3	A14	地址信号	
4	A13	地址信号	
5	A12	地址信号	
6	A11	地址信号	
7	A10	地址信号	
8	A9	地址信号	
9	A20	地址信号	
10	NC	空脚	
11	WE	写使能	
12	RST	复位	
13	NC	空脚	
14	WP	写保护	
15	NC	空脚	
16	A19	地址信号	
17	A18	地址信号	
18	A8	地址信号	
19	A7	地址信号	
20	A6	地址信号	
21	A5	地址信号	
22	A4	地址信号	
23	A3	地址信号	
24	A2	地址信号	该集成电路为 32MB-FLASH-MEMORY，应用在夏普 LCD-37GA5 液晶电视上
25	A1	地址信号	
26	CE	芯片使能	
27	VSS	地	
28	OE	输出使能	
29	DQ0	数据输入与输出	
30	NC	空脚	
31	DQ1	数据输入与输出	
32	NC	空脚	
33	DQ2	数据输入与输出	
34	NC	空脚	
35	DQ3	数据输入与输出	
36	NC	空脚	
37	VDD	电源	
38	DQ4	数据输入与输出	
39	NC	空脚	
40	DQ5	数据输入与输出	
41	NC	空脚	
42	DQ6	数据输入与输出	
43	NC	空脚	
44	DQ7	数据输入与输出	
45	A0	地址信号	
46	VSS	地	
47	NC	空脚	
48	A17	地址信号	

（266）IXB991WJQZ

引脚号	引脚符号	引 脚 功 能	备　　注
1	A0	地址信号	该集成电路为 E^2PROM，应用在夏普 LC-42D43U 液晶电视上
2	A1	地址信号	
3	NC	空脚	
4	GND	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	WP	写保护	
8	VCC	电源	

（267）JLC1562BFEL

引脚号	引脚符号	引 脚 功 能	备　　注
1	A0	芯片地址输入	该集成电路为 I^2C 总线的 I / O 扩展器，采用 EIAJ-16 封装，应用电路见附图 2-226（以应用在 LG 42LG5FRC-TA 液晶电视上为例）
2	A1	芯片地址输入	
3	A2	芯片地址输入	
4	D0	比较器输入/漏极开路输出	
5	D1	比较器输入/漏极开路输出	
6	D2	比较器输入/漏极开路输出	
7	D3	比较器输入/漏极开路输出	
8	VSS	地	
9	D4	比较器输入/漏极开路输出	
10	D5	比较器输入/漏极开路输出	
11	D6	比较器输入/漏极开路输出	
12	D7	比较器输入/漏极开路输出	
13	VDAC	DAC 输出	
14	SCL	串行时钟输入	
15	SDA	I^2C 数据输出	
16	VDD	电源	

（268）K4D263238F-QC50

引脚号	引脚符号	引 脚 功 能	备　　注
1	DQ3	数据输入与输出	该集成电路为 128MB DDR SDRAM，采用 TQFP100 脚封装，应用在海信 TLM3766、TLM3788、TLM3777、TLM4077、TLM4277 液晶电视上。应用电路见附图 2-227（以应用在海信 TLM4277 液晶电视上为例）
2	VDDQ	电源	
3	DQ4	数据输入与输出	
4	DQ5	数据输入与输出	
5	VSSQ	地	
6	DQ6	数据输入与输出	
7	DQ7	数据输入与输出	
8	VDDQ	电源	
9	DQ16	数据输入与输出	
10	DQ17	数据输入与输出	
11	VSSQ	地	
12	DQ18	数据输入与输出	
13	DQ19	数据输入与输出	
14	VDDQ	电源	
15	VDD	电源	
16	VSS	地	
17	DQ20	数据输入与输出	
18	DQ21	数据输入与输出	
19	VSSQ	地	
20	DQ22	数据输入与输出	
21	DQ23	数据输入与输出	
22	VDDQ	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
23	DM0	数据输入掩码	
24	DM2	数据输入掩码	
25	$\overline{WE}$	写使能	
26	$\overline{CAS}$	列地址选通	
27	$\overline{RAS}$	行地址选通	
28	$\overline{CS}$	片选	
29	BA0	堆选择地址	
30	BA1	堆选择地址	
31	A0	地址输入	
32	A1	地址输入	
33	A2	地址输入	
34	A3	地址输入	
35	VDD	电源	
36	A10	地址输入	
37	A11	地址输入	
38	NC	空脚	
39	NC	空脚	
40	NC	空脚	
41	NC	空脚	
42	NC	空脚	
43	NC	空脚	
44	NC	空脚	
45	A9	地址输入	
46	VSS	地	
47	A4	地址输入	该集成电路为 128MB DDR SDRAM，采用 TQFP100 脚封装，应用在海信 TLM3766、TLM3788、TLM3777、TLM4077、TLM4277 液晶电视上。应用电路见附图 2-227（以应用在海信 TLM4277 液晶电视上为例）
48	A5	地址输入	
49	A6	地址输入	
50	A7	地址输入	
51	A8	地址输入	
52	MCL	低电平输入	
53	CKE	时钟使能	
54	$\overline{CLK}$	差分时钟输入	
55	CLK	差分时钟输入	
56	DM1	数据输入掩码	
57	DM3	数据输入掩码	
58	VREF	参考电压	
59	VDDQ	电源	
60	DQ8	数据输入与输出	
61	DQ9	数据输入与输出	
62	VSSQ	地	
63	DQ10	数据输入与输出	
64	DQ11	数据输入与输出	
65	VDD	电源	
66	VSS	地	
67	VDDQ	电源	
68	DQ12	数据输入与输出	
69	DQ13	数据输入与输出	
70	VSSQ	地	
71	DQ14	数据输入与输出	
72	DQ15	数据输入与输出	
73	VDDQ	电源	
74	DQ24	数据输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
75	DQ25	数据输入与输出	该集成电路为 128MB DDR SDRAM，采用 TQFP100 脚封装，应用在海信 TLM3766、TLM3788、TLM3777、TLM4077、TLM4277 液晶电视上。应用电路见附图 2-227（以应用在海信 TLM4277 液晶电视上为例）
76	VSSQ	地	
77	DQ26	数据输入与输出	
78	DQ27	数据输入与输出	
79	VDDQ	电源	
80	DQ28	数据输入与输出	
81	DQ29	数据输入与输出	
82	VSSQ	地	
83	DQ30	数据输入与输出	
84	DQ31	数据输入与输出	
85	VSS	地	
86	VDDQ	电源	
87	NC	空脚	
88	NC	空脚	
89	NC	空脚	
90	NC	空脚	
91	NC	空脚	
92	VSSQ	地	
93	NC	空脚	
94	DQS	数据选通	
95	VDDQ	电源	
96	VDD	电源	
97	DQ0	数据输入与输出	
98	DQ1	数据输入与输出	
99	VSSQ	地	
100	DQ2	数据输入与输出	

（269）K4D263238F-UC50T

引脚号	引脚符号	引 脚 功 能	备　　注
1	DQ3	数据输入与输出	该集成电路为 128MB DDR SDRAM，采用 100 脚 TQFP 封装，应用电路见附图 2-228[以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例]
2	VDDQ	电源	
3	DQ4	数据输入与输出	
4	DQ5	数据输入与输出	
5	VSSQ	地	
6	DQ6	数据输入与输出	
7	DQ7	数据输入与输出	
8	VDDQ	电源	
9	DQ16	数据输入与输出	
10	DQ17	数据输入与输出	
11	VSSQ	地	
12	DQ18	数据输入与输出	
13	DQ19	数据输入与输出	
14	VDDQ	电源	
15	VDD	电源	
16	VSS	地	
17	DQ20	数据输入与输出	
18	DQ21	数据输入与输出	
19	VSSQ	地	
20	DQ22	数据输入与输出	
21	DQ23	数据输入与输出	
22	VDDQ	电源	
23	DM0	数据掩膜	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
24	DM2	数据掩膜	
25	$\overline{WE}$	写使能	
26	$\overline{CAS}$	列地址选通	
27	$\overline{RAS}$	行地址选通	
28	$\overline{CS}$	芯片选择	
29	BA0	栈选择地址	
30	BA1	栈选择地址	
31	A0	地址输入	
32	A1	地址输入	
33	A2	地址输入	
34	A3	地址输入	
35	VDD	电源	
36	A10	地址输入	
37	A11	地址输入	
38	NC	空脚	
39	NC	空脚	
40	NC	空脚	
41	NC	空脚	
42	NC	空脚	
43	NC	空脚	
44	NC	空脚	
45	A9	地址输入	
46	VSS	地	
47	A4	地址输入	
48	A5	地址输入	该集成电路为 128MB DDR SDRAM，采用 100 脚 TQFP 封装，应用电路见附图 2-228[以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例]
49	A6	地址输入	
50	A7	地址输入	
51	A8	地址输入	
52	MCL	主时钟	
53	CKE	时钟使能	
54	CK	差分时钟输入	
55	CK	差分时钟输入	
56	DM1	数据掩膜	
57	DM3	数据掩膜	
58	VREF	参考电压	
59	VDDQ	电源	
60	DQ8	数据输入与输出	
61	DQ9	数据输入与输出	
62	VSSQ	地	
63	DQ10	数据输入与输出	
64	DQ11	数据输入与输出	
65	VDD	电源	
66	VSS	地	
67	VDDQ	电源	
68	DQ12	数据输入与输出	
69	DQ13	数据输入与输出	
70	VSSQ	地	
71	DQ14	数据输入与输出	
72	DQ15	数据输入与输出	
73	VDDQ	电源	
74	DQ24	数据输入与输出	
75	DQ25	数据输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
76	VSSQ	地	该集成电路为 128MB DDR SDRAM，采用 100 脚 TQFP 封装，应用电路见附图 2-228[以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例]
77	DQ26	数据输入与输出	
78	DQ27	数据输入与输出	
79	VDDQ	电源	
80	DQ28	数据输入与输出	
81	DQ29	数据输入与输出	
82	VSSQ	地	
83	DQ30	数据输入与输出	
84	DQ31	数据输入与输出	
85	VSS	地	
86	VDDQ	电源	
87	NC	空脚	
88	NC	空脚	
89	NC	空脚	
90	NC	空脚	
91	NC	空脚	
92	VSSQ	地	
93	RFU	保留	
94	DQS	数据选通	
95	VDDQ	电源	
96	VDD	电源	
97	DQ0	数据输入与输出	
98	DQ1	数据输入与输出	
99	VSSQ	地	
100	DQ2	数据输入与输出	

（270）K4D263238G-VC36T

序号	引脚号与引脚符号	引 脚 功 能	备　注
1	M11，CK	时钟信号	该集成电路为同步动态存储器，采用 144 脚 FBGA 封装，应用电路见附图 2-229（以应用在索尼 KDE-P42MRX1D 电视上为例）
2	M12，$\overline{CK}$	时钟信号	
3	N12，CKE	时钟使能	
4	N2，$\overline{CS}$	芯片选择	
5	M2，$\overline{RAS}$	行地址选通	
6	L2，$\overline{CAS}$	列地址选通	
7	L3，$\overline{WE}$	写使能	
8	B2，DQS0	数据选通	
9	H13，DQS1	数据选通	
10	H2，DQS2	数据选通	
11	B13，DQS3	数据选通	
12	N4，BA0	栈选择地址	
13	M5，BA1	栈选择地址	
14	N5，A0	地址信号输入	
15	N6，A1	地址信号输入	
16	M6，A2	地址信号输入	
17	N7，A3	地址信号输入	
18	N8，A4	地址信号输入	
19	M9，A5	地址信号输入	
20	N9，A6	地址信号输入	
21	N10，A7	地址信号输入	
22	N11，A8/AP	地址信号输入/预自动充电	
23	M8，A9	地址信号输入	
24	L6，A10	地址信号输入	

（续）

序号	引脚号与引脚符号	引 脚 功 能	备　注
25	M7，A11	地址信号输入	
26	C4，NC	空脚	
27	C11，NC	空脚	
28	H4，NC	空脚	
29	H11，NC	空脚	
30	L12，NC	空脚	
31	L13，NC	空脚	
32	M3，NC	空脚	
33	M4，NC	空脚	
34	N3，NC	空脚	
35	L9，RFU1	保留（为将来使用）	
36	M10，RFU2	保留（为将来使用）	
37	B3，DM0	数据掩膜	
38	H12，DM1	数据掩膜	
39	H3，DM2	数据掩膜	
40	B12，DM3	数据掩膜	
41	B7，DQ0	数据输入与输出	
42	C6，DQ1	数据输入与输出	
43	B6，DQ2	数据输入与输出	
44	B5，DQ3	数据输入与输出	
45	C2，DQ4	数据输入与输出	
46	D3，DQ5	数据输入与输出	
47	D2，DQ6	数据输入与输出	
48	E2，DQ7	数据输入与输出	
49	K13，DQ8	数据输入与输出	该集成电路为同步动态存储器，采用 144 脚 FBGA 封装，应用电路见附图 2-229（以应用在索尼 KDE-P42MRX1D 电视上为例）
50	K12，DQ9	数据输入与输出	
51	J13，DQ10	数据输入与输出	
52	J12，DQ11	数据输入与输出	
53	G13，DQ12	数据输入与输出	
54	G12，DQ13	数据输入与输出	
55	F13，DQ14	数据输入与输出	
56	F12，DQ15	数据输入与输出	
57	F3，DQ16	数据输入与输出	
58	F2，DQ17	数据输入与输出	
59	G3，DQ18	数据输入与输出	
60	G2，DQ19	数据输入与输出	
61	J3，DQ20	数据输入与输出	
62	J2，DQ21	数据输入与输出	
63	K2，DQ22	数据输入与输出	
64	K3，DQ23	数据输入与输出	
65	E13，DQ24	数据输入与输出	
66	D13，DQ25	数据输入与输出	
67	D12，DQ26	数据输入与输出	
68	C13，DQ27	数据输入与输出	
69	B10，DQ28	数据输入与输出	
70	B9，DQ29	数据输入与输出	
71	C9，DQ30	数据输入与输出	
72	B8，DQ31	数据输入与输出	
73	D7，VDD	电源	
74	D8，VDD	电源	
75	E4，VDD	电源	
76	E11，VDD	电源	

（续）

序号	引脚号与引脚符号	引 脚 功 能	备　注
77	L4，VDD	电源	
78	L7，VDD	电源	
79	L8，VDD	电源	
80	L11，VDD	电源	
81	E5，VSS	地	
82	E7，VSS	地	
83	E8，VSS	地	
84	E10，VSS	地	
85	K6，VSS	地	
86	K7，VSS	地	
87	K8，VSS	地	
88	K9，VSS	地	
89	L5，VSS	地	
90	L10，VSS	地	
91	F6，VSS_THERMAL	地	
92	F7，VSS_THERMAL	地	
93	F8，VSS_THERMAL	地	
94	F9，VSS_THERMAL	地	
95	G6，VSS_THERMAL	地	
96	G7，VSS_THERMAL	地	
97	G8，VSS_THERMAL	地	
98	G9，VSS_THERMAL	地	
99	H6，VSS_THERMAL	地	
100	H7，VSS_THERMAL	地	
101	H8，VSS_THERMAL	地	该集成电路为同步动态存储器，采用 144 脚 FBGA 封装，应用电路见附图 2-229（以应用在索尼 KDE-P42MRX1D 电视上为例）
102	H9，VSS_THERMAL	地	
103	J6，VSS_THERMAL	地	
104	J7，VSS_THERMAL	地	
105	J8，VSS_THERMAL	地	
106	J9，VSS_THERMAL	地	
107	N13，VREF	参考电压	
108	M13，MCL	主时钟（低电平有效）	
109	C3，VDDQ	电源	
110	C5，VDDQ	电源	
111	C7，VDDQ	电源	
112	C8，VDDQ	电源	
113	C10，VDDQ	电源	
114	C12，VDDQ	电源	
115	E3，VDDQ	电源	
116	E12，VDDQ	电源	
117	F4，VDDQ	电源	
118	F11，VDDQ	电源	
119	G4，VDDQ	电源	
120	G11，VDDQ	电源	
121	J4，VDDQ	电源	
122	J11，VDDQ	电源	
123	K4，VDDQ	电源	
124	K11，VDDQ	电源	
125	B4，VSSQ	地	
126	B11，VSSQ	地	
127	D4，VSSQ	地	
128	D5，VSSQ	地	

（续）

序号	引脚号与引脚符号	引 脚 功 能	备　注
129	D6，VSSQ	地	该集成电路为同步动态存储器，采用 144 脚 FBGA 封装，应用电路见附图 2-229（以应用在索尼 KDE-P42MRX1D 电视上为例）
130	D9，VSSQ	地	
131	D10，VSSQ	地	
132	D11，VSSQ	地	
133	E6，VSSQ	地	
134	E9，VSSQ	地	
135	F5，VSSQ	地	
136	F10，VSSQ	地	
137	G5，VSSQ	地	
138	G10，VSSQ	地	
139	H5，VSSQ	地	
140	H10，VSSQ	地	
141	J5，VSSQ	地	
142	J10，VSSQ	地	
143	K5，VSSQ	地	
144	K10，VSSQ	地	

（271）K4D551638H

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD	电源	K4D551638H 是一个 268、435、456 位的水平同步动态随机存储器数据，4×4，194、304 字节的 16 位架构；2.35~2.7V 电源电压提供驱动；2.35~2.7V 电源电压提供给 I/O 口界面；采用 66 脚 TSOP 封装，应用电路见附图 2-230（以应用在 TCL BC53 机心液晶电视上为例）
2	DQ0	数据选通	
3	VDDQ	电源	
4	DQ1	数据选通	
5	DQ2	数据选通	
6	VSSQ	地	
7	DQ3	数据选通	
8	DQ4	数据选通	
9	VDDQ	电源	
10	DQ5	数据选通	
11	DQ6	数据选通	
12	VSSQ	地	
13	DQ7	数据选通	
14	NC	空脚	
15	VDDQ	电源	
16	LDQS	数据选通（低字节）	
17	A13/NC	地址输入/空脚	
18	VDD	电源	
19	NC	空脚	
20	LDM	数据掩膜（低字节）	
21	$\overline{WE}$	写使能	
22	$\overline{CAS}$	列地址选通	
23	$\overline{RAS}$	行地址选通	
24	$\overline{CS}$	芯片选择	
25	NC	空脚	
26	BA0	栈选择地址	
27	BA1	栈选择地址	
28	A10/AP	地址输入/预自动充电	
29	A0	地址输入	
30	A1	地址输入	
31	A2	地址输入	
32	A3	地址输入	
33	VDD	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
34	VSS	地	K4D551638H 是一个 268、435、456 位的水平同步动态随机存储器数据，4×4，194、304 字节的 16 位架构；2.35~2.7V 电源电压提供驱动；2.35~2.7V 电源电压提供给 I/O 口界面；采用 66 脚 TSOP 封装，应用电路见附图 2-230（以应用在 TCL BC53 机心液晶电视上为例）
35	A4	地址输入	
36	A5	地址输入	
37	A6	地址输入	
38	A7	地址输入	
39	A8	地址输入	
40	A9	地址输入	
41	A11	地址输入	
42	A12	地址输入	
43	NC	空脚	
44	CKE	时钟使能	
45	CLK	时钟	
46	$\overline{\text{CLK}}$	时钟	
47	UDM	数据掩膜（高字节）	
48	VSS	地	
49	VREF	参考电压	
50	NC	空脚	
51	UDQS	数据选通（高字节）	
52	VSSQ	地	
53	NC	空脚	
54	DQ8	数据选通	
55	VDDQ	电源	
56	DQ9	数据选通	
57	DQ10	数据选通	
58	VSSQ	地	
59	DQ11	数据选通	
60	DQ12	数据选通	
61	VDDQ	电源	
62	DQ13	数据选通	
63	DQ14	数据选通	
64	VSSQ	地	
65	DQ15	数据选通	
66	VSS	地	

（272）K4H561638F

引脚号	引脚符号	引 脚 功 能	备　　注
1	VDD	电源	该集成电路为 DDR SDRAM，内部框图见附图 2-231，应用电路见附图 2-232（以应用在索尼 KDL-40V2500 液晶电视上为例）
2	DQ0	数据输入与输出	
3	VDDQ	电源	
4	DQ1	数据输入与输出	
5	DQ2	数据输入与输出	
6	VSSQ	地	
7	DQ3	数据输入与输出	
8	DQ4	数据输入与输出	
9	VDDQ	电源	
10	DQ5	数据输入与输出	
11	DQ6	数据输入与输出	
12	VSSQ	地	
13	DQ7	数据输入与输出	
14	NC	空脚	
15	VDDQ	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
16	LDQS	数据选通（低字节）	该集成电路为 DDR SDRAM，内部框图见附图 2-231，应用电路见附图 2-232（以应用在索尼 KDL-40V2500 液晶电视上为例）
17	NC	空脚	
18	VDD	电源	
19	DNU	空脚	
20	LDM	输入数据掩膜（低字节）	
21	$\overline{WE}$	写使能	
22	$\overline{CAS}$	列地址信号	
23	$\overline{RAS}$	行地址信号	
24	$\overline{CS}$	芯片选择	
25	NC	空脚	
26	BA0	栈地址输入	
27	BA1	栈地址输入	
28	A10/AP	地址输入/预自动充电	
29	A0	地址输入	
30	A1	地址输入	
31	A2	地址输入	
32	A3	地址输入	
33	VDD	电源	
34	VSS	地	
35	A4	地址输入	
36	A5	地址输入	
37	A6	地址输入	
38	A7	地址输入	
39	A8	地址输入	
40	A9	地址输入	
41	A11	地址输入	
42	A12	地址输入	
43	NC	空脚	
44	CKE	时钟使能	
45	CK	时钟信号	
46	$\overline{CK}$	时钟（反向）	
47	UDM	输入数据掩膜（高字节）	
48	VSS	地	
49	VREF	参考电压	
50	DNU	空脚	
51	UDQS	数据选通（高字节）	
52	VSSQ	地	
53	NC	空脚	
54	DQ8	数据输入与输出	
55	VDDQ	电源	
56	DQ9	数据输入与输出	
57	DQ10	数据输入与输出	
58	VSSQ	地	
59	DQ11	数据输入与输出	
60	DQ12	数据输入与输出	
61	VDDQ	电源	
62	DQ13	数据输入与输出	
63	DQ14	数据输入与输出	
64	VSSQ	地	
65	DQ15	数据输入与输出	
66	VSS	地	

（273）K4S640832K

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD	电源	
2	DQ0	数据输入与输出接口	
3	VDDQ	电源	
4	NC	空脚	
5	DQ1	数据输入与输出接口	
6	VSSQ	地	
7	NC	空脚	
8	DQ2	数据输入与输出接口	
9	VDDQ	电源	
10	NC	空脚	
11	DQ3	数据输入与输出接口	
12	VSSQ	地	
13	NC	空脚	
14	VDD	电源	
15	NC	空脚	
16	$\overline{WE}$	写使能	
17	$\overline{CAS}$	列地址选通	
18	$\overline{RAS}$	行地址选通	
19	$\overline{CS}$	片选输入	
20	BA0	存储器区地址输入	
21	BA1	存储器区地址输入	
22	A10/AP	地址输入/预自动充电	
23	A0	地址输入	
24	A1	地址输入	
25	A2	地址输入	
26	A3	地址输入	K4S640832K/K4S641632K 是一个 64MB 存储容量的双倍速率同步动态随机存取内存，由 4 个 1M×16B 存储体组成，在每一个时钟周期内都能用系统时钟 I/O 转换精确地进行控制。应用在 TCL BC53 机心液晶电视上
27	VDD	电源	
28	VSS	地	
29	A4	地址输入	
30	A5	地址输入	
31	A6	地址输入	
32	A7	地址输入	
33	A8	地址输入	
34	A9	地址输入	
35	A11	地址输入	
36	NC	空脚	
37	CKE	时钟允许	
38	CLK	系统时钟输入	
39	DQM	数据输入/输出屏蔽控制	
40	NC/RFU	空脚/输入基准电压	
41	VSS	地	
42	NC	空脚	
43	VDDQ	电源	
44	DQ4	数据输入/输出接口	
45	NC	空脚	
46	VSSQ	地	
47	DQ5	数据输入/输出接口	
48	NC	空脚	
49	VDDQ	电源	
50	DQ6	数据输入/输出接口	
51	NC	空脚	
52	VSSQ	地	
53	DQ7	数据输入/输出接口	
54	VSS	地	

（274）K4S641632K

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD	空脚	
2	DQ0	数据输入/输出接口	
3	VDDQ	电源	
4	DQ1	数据输入/输出接口	
5	DQ2	数据输入/输出接口	
6	VSSQ	地	
7	DQ3	数据输入/输出接口	
8	DQ4	数据输入/输出接口	
9	VDDQ	电源	
10	DQ5	数据输入/输出接口	
11	DQ6	数据输入/输出接口	
12	VSSQ	地	
13	DQ7	数据输入/输出接口	
14	VDD	电源	
15	LDQM	数据输入/输出	
16	$\overline{WE}$	写允许控制	
17	$\overline{CAS}$	列地址选通	
18	$\overline{RAS}$	行地址选通	
19	$\overline{CS}$	片选输入	
20	BA0	存储器区地址输入	
21	BA1	存储器区地址输入	
22	A10/AP	地址输入/预自动充电	
23	A0	地址输入	
24	A1	地址输入	
25	A2	地址输入	
26	A3	地址输入	K4S640832K/K4S641632K 是一个 64MB 存储容量的双倍速率同步动态随机存取内存，由 4 个 1M×16B 存储体组成，在每一个时钟周期内都能用系统时钟 I/O 转换精确地进行控制。应用在 TCL BC53 机心液晶电视上
27	VDD	电源	
28	VSS	地	
29	A4	地址输入	
30	A5	地址输入	
31	A6	地址输入	
32	A7	地址输入	
33	A8	地址输入	
34	A9	地址输入	
35	A11	地址输入	
36	NC	空脚	
37	CKE	时钟允许	
38	CLK	系统时钟输入	
39	UDQM	数据输入/输出屏蔽控制	
40	NC/RFU	空脚/输入基准电压	
41	VSS	地	
42	DQ8	数据输入/输出接口	
43	VDDQ	电源	
44	DQ9	数据输入/输出接口	
45	DQ10	数据输入/输出接口	
46	VSSQ	地	
47	DQ11	数据输入/输出接口	
48	DQ12	数据输入/输出接口	
49	VDDQ	电源	
50	DQ13	数据输入/输出接口	
51	DQ14	数据输入/输出接口	
52	VSSQ	地	
53	DQ15	数据输入/输出接口	
54	VSS	地	

（275）K4T1G164QE-HCF7

引脚号	引脚符号	引 脚 功 能	备　注
A1	VDD	电源	
A3	VSS	地	
A7	VSSQ	地	
A8	$\overline{\text{UDQS}}$	数据选通（为高字节）	
A9	VDDQ	电源	
B1	DQ14	数据选通	
B2	VSSQ	地	
B3	UDM	数据掩膜（为高字节）	
B7	UDQS	数据选通（为高字节）	
B8	VSSQ	地	
B9	DQ15	数据选通	
C1	VDDQ	电源	
C2	DQ9	数据选通	
C3	VDDQ	电源	
C7	VDDQ	电源	
C8	DQ8	数据选通	
C9	VDDQ	电源	
D1	DQ12	数据选通	
D2	VSSQ	地	
D3	DQ11	数据选通	
D7	DQ10	数据选通	
D8	VSSQ	地	
D9	DQ13	数据选通	
E1	VDD	电源	
E3	VSS	地	该集成电路为 DDR2 SDRAM 芯片，应用电路见附图 2-233（以应用在康佳 LED32MS92C、6M48 机心液晶电视上为例）
E7	VSSQ	地	
E8	$\overline{\text{LDQS}}$	数据选通（低字节）	
E9	VDDQ	电源	
F1	DQ6	数据选通	
F2	VSSQ	地	
F3	LDM	数据掩膜（低字节）	
F7	LDQS	数据选通（低字节）	
F8	VSSQ	地	
F9	DQ7	数据选通	
G1	VDDQ	电源	
G2	DQ1	数据选通	
G3	VDDQ	电源	
G7	VDDQ	电源	
G8	DQ0	数据选通	
G9	VDDQ	电源	
H1	DQ4	数据选通	
H2	VSSQ	地	
H3	DQ3	数据选通	
H7	DQ2	数据选通	
H9	DQ5	数据选通	
J1	VDDL	电源	
J2	VREF	参考电压	
J3	VSS	地	
J7	VSSDL	地	
J8	CK	时钟	
J9	VDD	电源	
K2	CKE	时钟使能	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
K3	$\overline{WE}$	写使能	该集成电路为 DDR2 SDRAM 芯片，应用电路见附图2-233（以应用在康佳LED32MS92C、6M48机心液晶电视上为例）
K7	$\overline{RAS}$	行地址	
K8	$\overline{CK}$	时钟（反相）	
K9	ODT	片上终端控制	
L1	BA2	栈地址输入	
L2	BA0	栈地址输入	
L3	BA1	栈地址输入	
L7	$\overline{CAS}$	列地址	
L8	$\overline{CS}$	芯片选择	
M2	A10	地址输入	
M3	A1	地址输入	
M7	A2	地址输入	
M8	A0	地址输入	
M9	VDD	电源	
N1	VSS	地	
N2	A3	地址输入	
N3	A5	地址输入	
N7	A6	地址输入	
N8	A4	地址输入	
P2	A7	地址输入	
P3	A9	地址输入	
P7	A11	地址输入	
P8	A8	地址输入	
P9	VSS	地	
R1	VDD	电源	
R2	A12	地址输入	

（276）K4T1G164QQ

引脚号	引脚符号	引 脚 功 能	备　　注
A1	VDD	电源	该集成电路为 DDR2 SDRAM 芯片，采用 60脚 FBGA 封装，应用在康佳 LED55TS98N 液晶电视上
A2	RDQS	读数据选通	
A3	VSS	地	
A7	VSSQ	地	
A8	DQS	数据选通	
A9	VDDQ	电源	
B1	DQ6	数据输入与输出	
B2	VSSQ	地	
B3	DM/RDQS	输入数据掩膜/读数据选通	
B7	DQS	数据选通	
B8	VSSQ	地	
B9	DQ7	数据输入与输出	
C1	VDDQ	电源	
C2	DQ1	数据输入与输出	
C3	VDDQ	电源	
C7	VDDQ	电源	
C8	DQ0	数据输入与输出	
C9	VDDQ	电源	
D1	DQ4	数据输入与输出	
D2	VSSQ	地	
D3	DQ3	数据输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
D7	DQ2	数据输入与输出	该集成电路为 DDR2 SDRAM 芯片，采用 60 脚 FBGA 封装，应用在康佳 LED55TS98N 液晶电视上
D8	VSSQ	地	
D9	DQ5	数据输入与输出	
E1	VDDL	电源	
E2	VREF	参考电压	
E3	VSS	地	
E7	VSSDL	地	
E8	CK	时钟信号	
E9	VDD	电源	
F2	CKE	时钟使能	
F3	WE	写使能	
F7	RAS	行地址信号	
F8	CK	时钟信号	
F9	ODT	片上终端控制	
G1	BA2	栈地址输入	
G2	BA0	栈地址输入	
G3	BA1	栈地址输入	
G7	CAS	列地址信号	
G8	CS	芯片选择	
H2	A10/AP	地址输入/预自动充电	
H3	A1	地址输入	
H7	A2	地址输入	
H8	A0	地址输入	
H9	VDD	电源	
J1	VSS	地	
J2	A3	地址输入	
J3	A5	地址输入	
J7	A6	地址输入	
J8	A4	地址输入	
K2	A7	地址输入	
K3	A9	地址输入	
K7	A11	地址输入	
K8	A8	地址输入	
K9	VSS	地	
L1	VDD	电源	
L2	A12	地址输入	
L3	NC	空脚	
L7	NC	空脚	
L8	A13	地址输入	

（277）K6274D

引脚号	引脚代码	引 脚 功 能	备　注
1	INPUT	信号输入	该集成电路为图像中频带通信号滤波器，应用在康佳 LC46BT20 液晶电视上
2	SWITCH	PAL/NTSC 开关	
3	GND	地	
4	OUT	信号输出	
5	OUT	信号输出	

（278）K6F2008V2E-LF70000

引脚号	引脚符号	引 脚 功 能	备　　注
1	A11	地址信号	该集成电路为图文静态随机存储器，应用电路见附图 2-234（以应用在索尼 KDL-S40A12U 液晶电视上为例）
2	A9	地址信号	
3	A8	地址信号	
4	A13	地址信号	
5	WE	写使能	
6	CE2	芯片使能	
7	A15	地址信号	
8	VCC	电源	
9	A17	地址信号	
10	A16	地址信号	
11	A14	地址信号	
12	A12	地址信号	
13	A7	地址信号	
14	A6	地址信号	
15	A5	地址信号	
16	A4	地址信号	
17	A3	地址信号	
18	A2	地址信号	
19	A1	地址信号	
20	A0	地址信号	
21	D0	数据信号输入与输出	
22	D1	数据信号输入与输出	
23	D2	数据信号输入与输出	
24	GND	地	
25	D3	数据信号输入与输出	
26	D4	数据信号输入与输出	
27	D5	数据信号输入与输出	
28	D6	数据信号输入与输出	
29	D7	数据信号输入与输出	
30	CE	芯片使能	
31	A10	地址信号	
32	OE	输出使能	

（279）K6T4016V3B-TB70

引脚号	引脚符号	引 脚 功 能	备　　注
1	A4	地址总线输入	该集成电路为同步动态随机存储器，应用电路见附图 2-235（以应用在SVA-HD4208TIII 电视上为例）
2	A3	地址总线输入	
3	A2	地址总线输入	
4	A1	地址总线输入	
5	A0	地址总线输入	
6	$\overline{CS}$	芯片选择输入	
7	D1	数据总线输入与输出	
8	D2	数据总线输入与输出	
9	D3	数据总线输入与输出	
10	D4	数据总线输入与输出	
11	VCC1	电源	
12	GND1	地	
13	D5	数据总线输入与输出	
14	D6	数据总线输入与输出	
15	D7	数据总线输入与输出	
16	D8	数据总线输入与输出	
17	$\overline{WE}$	写使能	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
18	A15	地址总线输入	该集成电路为同步动态随机存储器，应用电路见附图 2-235（以应用在SVA-HD4208TIII 电视上为例）
19	A14	地址总线输入	
20	A13	地址总线输入	
21	A12	地址总线输入	
22	A16	地址总线输入	
23	A17	地址总线输入	
24	A11	地址总线输入	
25	A10	地址总线输入	
26	A9	地址总线输入	
27	A8	地址总线输入	
28	NC	空脚	
29	D9	数据总线输入与输出	
30	D10	数据总线输入与输出	
31	D11	数据总线输入与输出	
32	D12	数据总线输入与输出	
33	VCC2	电源	
34	GND2	地	
35	D13	数据总线输入与输出	
36	D14	数据总线输入与输出	
37	D15	数据总线输入与输出	
38	D16	数据总线输入与输出	
39	$\overline{LB}$	SRAM 的输入与输出掩码的上侧使能信号	
40	$\overline{UB}$	SRAM 的输入与输出掩码的下侧使能信号	
41	$\overline{OE}$	输出使能	
42	A7	地址总线输入	
43	A6	地址总线输入	
44	A5	地址总线输入	

（280）K6X1008C2D

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	该集成电路为随机存储器，应用电路见附图 2-236（以应用在索尼 KDE-P37XS1 电视上为例）
2	A16	地址信号输入	
3	A14	地址信号输入	
4	A12	地址信号输入	
5	A7	地址信号输入	
6	A6	地址信号输入	
7	A5	地址信号输入	
8	A4	地址信号输入	
9	A3	地址信号输入	
10	A2	地址信号输入	
11	A1	地址信号输入	
12	A0	地址信号输入	
13	I/O1	数据输入与输出	
14	I/O2	数据输入与输出	
15	I/O3	数据输入与输出	
16	VSS	地	
17	I/O4	数据输入与输出	
18	I/O5	数据输入与输出	
19	I/O6	数据输入与输出	
20	I/O7	数据输入与输出	
21	I/O8	数据输入与输出	
22	$\overline{CS1}$	芯片选择	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
23	A10	地址信号输入	该集成电路为随机存储器，应用电路见附图 2-236（以应用在索尼 KDE-P37XS1 电视上为例）
24	$\overline{OE}$	输出使能	
25	A11	地址信号输入	
26	A9	地址信号输入	
27	A8	地址信号输入	
28	A13	地址信号输入	
29	$\overline{WE}$	写使能	
30	CS2	芯片选择	
31	A15	地址信号输入	
32	VCC	电源	

（281）K9F1G08U0C-PCBO

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	该芯片为 512M×8bit 的 NAND Flash，支持 2.7~3.6V 的电压输入，存储单元阵列为（512M+16M）×8bit，数据寄存器为（4K+128K）×8bit，芯片正常采用 3.3V 供电。采用 48 脚 TSOP 封装，应用在创维 8M92、8M93、8M94 机心液晶电视上
2	NC	空脚	
3	NC	空脚	
4	NC	空脚	
5	NC	空脚	
6	NC	空脚	
7	R/B	就绪/忙输出	
8	RE	读使能	
9	CE	芯片使能	
10	NC	空脚	
11	NC	空脚	
12	VCC	电源	
13	VSS	地	
14	NC	空脚	
15	NC	空脚	
16	CLE	命令锁存使能	
17	ALE	地址锁存使能	
18	WE	写使能	
19	WP	写保护	
20	NC	空脚	
21	NC	空脚	
22	NC	空脚	
23	NC	空脚	
24	NC	空脚	
25	NC	空脚	
26	NC	空脚	
27	NC	空脚	
28	NC	空脚	
29	I/O0	数据输入与输出	
30	I/O1	数据输入与输出	
31	I/O2	数据输入与输出	
32	I/O3	数据输入与输出	
33	NC	空脚	
34	NC	空脚	
35	NC	空脚	
36	VSS	地	
37	VCC	电源	
38	PRE	上电读使能	
39	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
40	NC	空脚	该芯片为 512M×8bit 的 NAND Flash，支持 2.7~3.6V 的电压输入，存储单元阵列为（512M+16M）×8bit，数据寄存器为（4K+128K）×8bit，芯片正常采用 3.3V 供电。采用 48 脚 TSOP 封装，应用在创维 8M92、8M93、8M94 机心液晶电视上
41	I/O4	数据输入与输出	
42	I/O5	数据输入与输出	
43	I/O6	数据输入与输出	
44	I/O7	数据输入与输出	
45	NC	空脚	
46	NC	空脚	
47	NC	空脚	
48	NC	空脚	

（282）K9F2G08U0C

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	该集成电路为存储器，采用 48 脚 TSOP 封装，应用在康佳 LC42F1000PD、LED42IS95D 电视上
2	NC	空脚	
3	NC	空脚	
4	NC	空脚	
5	NC	空脚	
6	NC	空脚	
7	R/B	就绪/忙	
8	RE	读使能	
9	CE	芯片使能	
10	NC	空脚	
11	NC	空脚	
12	VCC	电源	
13	VSS	地	
14	NC	空脚	
15	NC	空脚	
16	CLE	命令锁存使能	
17	ALE	地址锁存使能	
18	WE	写使能	
19	WP	写保护	
20	NC	空脚	
21	NC	空脚	
22	NC	空脚	
23	NC	空脚	
24	NC	空脚	
25	NC	空脚	
26	NC	空脚	
27	NC	空脚	
28	NC	空脚	
29	I/O0	数据输入与输出	
30	I/O1	数据输入与输出	
31	I/O2	数据输入与输出	
32	I/O3	数据输入与输出	
33	NC	空脚	
34	NC	空脚	
35	NC	空脚	
36	VSS	地	
37	VCC	电源	
38	NC	空脚	
39	NC	空脚	
40	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
41	I/O4	数据输入与输出	该集成电路为存储器，采用 48 脚 TSOP 封装，应用在康佳 LC42F1000PD、LED42IS95D 电视上
42	I/O5	数据输入与输出	
43	I/O6	数据输入与输出	
44	I/O7	数据输入与输出	
45	NC	空脚	
46	NC	空脚	
47	NC	空脚	
48	NC	空脚	

（283）K9GAG08X0M-PCB0/BIB0

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	该集成电路为程序存储器（NAND Flash），采用 48 脚 TSOP 封装，应用在创维 8M82 机心液晶电视上
2	NC	空脚	
3	NC	空脚	
4	NC	空脚	
5	NC	空脚	
6	NC	空脚	
7	R/B	就绪/忙信号输出	
8	$\overline{RE}$	读使能	
9	$\overline{CE}$	芯片使能	
10	NC	空脚	
11	NC	空脚	
12	VCC	电源	
13	VSS	地	
14	NC	空脚	
15	NC	空脚	
16	CLE	命令锁存使能	
17	ALE	地址锁存使能	
18	$\overline{WE}$	写使能	
19	$\overline{WP}$	写保护	
20	NC	空脚	
21	NC	空脚	
22	NC	空脚	
23	NC	空脚	
24	NC	空脚	
25	NC	空脚	
26	NC	空脚	
27	NC	空脚	
28	NC	空脚	
29	I/O0	数据输入与输出	
30	I/O1	数据输入与输出	
31	I/O2	数据输入与输出	
32	I/O3	数据输入与输出	
33	NC	空脚	
34	NC	空脚	
35	NC	空脚	
36	VSS	地	
37	VCC	电源	
38	NC	空脚	
39	NC	空脚	
40	NC	空脚	
41	I/O4	数据输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
42	I/O5	数据输入与输出	该集成电路为程序存储器（NAND Flash），采用 48 脚 TSOP 封装，应用在创维 8M82 机心液晶电视上
43	I/O6	数据输入与输出	
44	I/O7	数据输入与输出	
45	NC	空脚	
46	NC	空脚	
47	NC	空脚	
48	NC	空脚	

（284）KA7500C

引脚号	引脚符号	引 脚 功 能	备 注
1	1IN+	误差放大器 1 的正输入端	该集成电路为 INVERTERDC/AC 转换驱动 CCFL 主控芯片，应用在海信 MST721DU 机心（如 TLM19V68、TLM26P69D、TLM26V68 等机型）上。内部框图见附图 2-237
2	1IN−	误差放大器 1 的负输入端	
3	FEEDBACK	误差放大器的输出反馈端	
4	DTC	死区时间控制	
5	CT	连接电容到地（决定芯片工作频率）	
6	RT	连接电阻到地（决定芯片工作频率）	
7	GND	地	
8	C1	驱动 1 输出端	
9	E1	驱动 1 输出端	
10	C2	驱动 2 输出端	
11	E2	驱动 2 输出端	
12	VCC	电源	
13	OUTPUT CTRL	输出控制	
14	REF	基准电压	
15	2IN−	误差放大器 2 的负输入端	
16	2IN+	误差放大器 2 的正输入端	

（285）KA75270Z

引脚号	引脚符号	引 脚 功 能	备 注
1	INPUT	输入端	该集成电路为电压检测器，应用在 LG RT-15LA70 液晶电视上，内部框图见附图 2-238
2	GND	地	
3	OUT	输出端	

（286）KZ4E064311TFP

引脚号	引脚符号	引 脚 功 能	备 注
1	GND	地	该集成电路应用在夏普 LC-32BV6E 液晶电视上的液晶显示控制单元上
2	VDD	电源	
3	VDD	电源	
4	GND	地	
5	GND	地	
6	GND	地	
7	GND	地	
8	GND	地	
9	NC	空脚	
10	LTPVDD	电源	
11	LTPGND	地	
12	LTAGND	地	
13	TD2+	像素数据输入	
14	TD2−	像素数据输入	
15	TCLK2+	时钟输出	
16	TCLK2−	时钟输出	
17	TC2+	像素数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
18	TC2−	像素数据输入	
19	LTAVDD	电源	
20	TB2+	像素数据输入	
21	TB2−	像素数据输入	
22	TA2+	像素数据输入	
23	TA2−	像素数据输入	
24	LTAGND	地	
25	TD1+	像素数据输入	
26	TD1−	像素数据输入	
27	TCLK1+	时钟输出	
28	TCLK1−	时钟输出	
29	TC1+	像素数据输入	
30	TC1−	像素数据输入	
31	LTAVDD	电源	
32	TB1+	像素数据输入	
33	TB1−	像素数据输入	
34	TA1+	像素数据输入	
35	TA1−	像素数据输入	
36	LTAGND	地	
37	RESETB	复位信号	
38	MP_CS	芯片选择	
39	MP_DA	数据信号	
40	MP_CLK	时钟信号	
41	C_RESET	复位信号	
42	ROM_DI	数据输入	
43	VDD	电源	该集成电路应用在夏普 LC-32BV6E 液晶电视上的液晶显示控制单元上
44	GND	地	
45	GND	地	
46	VDD	电源	
47	ROM_CS	芯片选择	
48	ROM_DO	数据输出	
49	ROM_CLK	时钟信号	
50	VDD	电源	
51	WAD	写地址数据	
52	RSTW	存储器写复位时钟	
53	IE	存储器输入使能	
54	WE	存储器写使能	
55	GND	地	
56	SWCK	存储器串行写时钟	
57	VDD	电源	
58	DO0	数据输出	
59	DO1	数据输出	
60	DO2	数据输出	
61	DO3	数据输出	
62	GND	地	
63	DO4	数据输出	
64	DO5	数据输出	
65	DO6	数据输出	
66	DO7	数据输出	
67	VDD	电源	
68	DO8	数据输出	
69	DO9	数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
70	DO10	数据输出	
71	DO11	数据输出	
72	GND	地	
73	DO12	数据输出	
74	DO13	数据输出	
75	DO14	数据输出	
76	DO15	数据输出	
77	VDD	电源	
78	DO16	数据输出	
79	DO17	数据输出	
80	DO18	数据输出	
81	DO19	数据输出	
82	GND	地	
83	DO20	数据输出	
84	DO21	数据输出	
85	DO22	数据输出	
86	DO23	数据输出	
87	VDD	电源	
88	GND	地	
89	GND	地	
90	VDD	电源	
91	IDE	数据输入使能	
92	IVS	数据输入场同步	
93	HIS	数据输入行同步	
94	VDD	电源	
95	ICLK	数字输入时钟	该集成电路应用在夏普 LC-32BV6E 液晶电视上的液晶显示控制单元上
96	GND	地	
97	IB7	蓝基色输入	
98	IB6	蓝基色输入	
99	IB5	蓝基色输入	
100	IB4	蓝基色输入	
101	IB3	蓝基色输入	
102	IB2	蓝基色输入	
103	IB1	蓝基色输入	
104	IB0	蓝基色输入	
105	VDD	电源	
106	IG7	绿基色输入	
107	IG6	绿基色输入	
108	IG5	绿基色输入	
109	IG4	绿基色输入	
110	IG3	绿基色输入	
111	IG2	绿基色输入	
112	IG1	绿基色输入	
113	IG0	绿基色输入	
114	GND	地	
115	IR7	红基色输入	
116	IR6	红基色输入	
117	IR5	红基色输入	
118	IR4	红基色输入	
119	IR3	红基色输入	
120	IR2	红基色输入	
121	IR1	红基色输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
122	IR0	红基色输入	
123	VDD	电源	
124	FREE_CK	时钟信号	
125	GND	地	
126	FREE_HS	行同步信号	
127	FREE_VS	场同步信号	
128	FREE_DE	数据使能	
129	GND	地	
130	GND	地	
131	VDD	电源	
132	GND	地	
133	GND	地	
134	VDD	电源	
135	RAD	读地址数据	
136	RSTR	读复位信号	
137	OE	输出使能	
138	RE	读使能	
139	VDD	电源	
140	SRCK	串行读取时钟	
141	GND	地	
142	DI23	数据输入	
143	DI22	数据输入	
144	DI21	数据输入	
145	DI20	数据输入	
146	GND	地	
147	VDD	电源	
148	DI19	数据输入	
149	DI18	数据输入	该集成电路应用在夏普 LC-32BV6E 液晶电视上的液晶显示控制单元上
150	DI17	数据输入	
151	DI16	数据输入	
152	GND	地	
153	DI15	数据输入	
154	DI14	数据输入	
155	DI13	数据输入	
156	DI12	数据输入	
157	GND	地	
158	VDD	电源	
159	DI11	数据输入	
160	DI10	数据输入	
161	DI9	数据输入	
162	DI8	数据输入	
163	GND	地	
164	VDD	电源	
165	DI7	数据输入	
166	DI6	数据输入	
167	DI5	数据输入	
168	DI4	数据输入	
169	GND	地	
170	VDD	电源	
171	DI3	数据输入	
172	DI2	数据输入	
173	DI1	数据输入	
174	DI0	数据输入	
175	VDD	电源	
176	GND	地	

（287）L5970D

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT	稳压输出	该集成电路为降压开关稳压器，应用在37PF7320/93（LC4.8A AA）液晶电视上。应用电路见附图 2-239
2	SYNC	主/从同步	
3	INH	禁用	
4	COMP	误差放大器输出（为频率补偿）	
5	FB	反馈输入	
6	VREF	参考电压（3.3V）	
7	GND	地	
8	VCC	电源	

（288）L5972D

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT	稳压器输出	该集成电路为 2A 开关降压开关稳压器，应用在 32TA1600/93（TPF1.4A LA）液晶电视上。典型应用电路见附图 2-240
2	GND	地	
3	GND	地	
4	COMP	误差放大器输出（为频率补偿）	
5	FB	反馈输入	
6	GND	地	
7	GND	地	
8	VCC	电源	

（289）L6384D

引脚号	引脚符号	引脚功能	电压/V	备　　注
1	IN	逻辑输入	3.322	1. 封装：采用 SO8 脚封装 2. 用途：高压半桥式驱动器 3. 应用领域：电视 4. 此数据在康佳 LC-TM3718 液晶电视上测得 5. 外形及内部框图见附图 2-241
2	VCC	电源	14.01	
3	DT/SD	死区时间/停机控制	0.912	
4	GND	地	0	
5	LVG	低边驱动器输出	8.511	
6	VOUT	上驱动浮动参考	138.01	
7	HVG	高边驱动器输出	143.01	
8	VBOOT	自举电源电压	150.01	

（290）L6561、L6561D

引脚号	引脚符号	引脚功能	电压/V	备　　注
1	INV	误差放大器反相输入	2.61	1. 封装：采用 8 脚小型双列直插（L6561）与 SO8（L6561D）封装 2. 用途：功率因数校正 3. 应用领域：AC-DC 转换器及开关电源 4. 关键参数：V_{CC} 工作电压为 11～18V，V_{CCON} 开启阈值为 11～12～13V，V_{CCOFF} 关闭阈值为 8.7～9.5～10.3V，HYS 滞后电压为 2.2～2.5～2.8V，V_Z 齐纳电压为 18～20～22V 5. 此数据在新科 HD7V－420 液晶电视上测得 6. 外形及内部框图见附图 2-242
2	COMP	误差放大器输出	2.25	
3	MULT	倍增器级输入	1.59	
4	CS	控制回路比较输入	0	
5	ZCD	零电流检测输入	1.41	
6	GND	地	0	
7	GD	门驱动输出	0.22	
8	VCC	电源	12.53	

（291）L6563

引脚号	引脚符号	引 脚 功 能	备　　注
1	INV	误差放大器反相输入	L6563 是 PFC 控制器，应用在创维液晶电视电源板上（板号 5800-P32TTU-0100）。内部框图见附图 2-243
2	COMP	主差放大器输出（该脚与 INV 连接 RC 补偿网络）	
3	MULT	电阻分压器检测的 RMS 主线电压信息经该脚输入到乘法器	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
4	CS	MOSFET 中电流经传感电阻检测转换为电压加至该脚	L6563 是 PFC 控制器，应用在创维液晶电视电源板上（板号 5800-P32TTU-0100）。内部框图见附图 2-243
5	VFF	乘法器第二个输入	
6	TBO	该脚与 GND 之间连接一个电阻，提供跟踪升压功能	
7	PFC-OK	该脚连接一个电阻分压器监测 PFC 预调节器输出电压	
8	PWM-LATCH	故障信号输出	
9	PWM-STOP	停止信号输出	
10	RUN	遥控开/关控制端	
11	ZCD	升压电感器退磁感测输入	
12	GND	地	
13	OUT	MOSFET 或 IGBT 栅极驱动输出	
14	VCC	电源电压（供电电压为 12~20V）	

（292）L6599D

引脚号	引脚符号	引 脚 功 能	备　　注
1	CSS	软启动	1. 封装：采用 SO-16N 封装 2. 用途：高压谐振控制器 3. 应用领域：应用在 TCL L37E9BD、长虹 LT52510F 等液晶电视上 4. 内部框图见附图 2-244，应用电路见附图 2-245（以应用在长虹 LT52510F 液晶电视上为例）
2	DELAY	延迟停机	
3	CF	定时电容器	
4	RFMIN	最低振荡器频率设置	
5	STBY	突发模式操作阈值	
6	ISEN	电流检测输入	
7	LINE	线检测输入	
8	DIS	锁存设置停机	
9	PFC_STOP	PFC 控制器漏极开路开/关控制	
10	GND	地	
11	LVG	低边门驱动输出	
12	VCC	电源	
13	NC	空脚	
14	OUT	高边门驱动浮动地	
15	HVG	高边浮动门驱动输出	
16	VBOOT	自举电容（高边门驱动浮动电源电压）	

（293）LA42102

引脚号	引脚符号	引 脚 功 能	备　　注
1	RIPPLE FILTER	纹波滤波器（外接电容）	该集成电路为双声道功率放大器，采用 SIP13H 封装，内部框图见附图 2-246，应用电路见附图 2-247（以应用在长虹 LS02 机心液晶电视上为例）
2	IN1	音频信号输入	
3	PRE GND	地	
4	IN2	音频信号输入	
5	STBY	开关机静噪	
6	MUTE	静音控制	
7	VCC	电源	
8	OUT2+	音频信号输出（正）	
9	OUT2−	音频信号输出（负）	
10	PWR GND	地	
11	OUT1−	音频信号输出（正）	
12	OUT+	音频信号输出（负）	
13	NC	空脚	

（294）LA42205

引脚号	引脚符号	引 脚 功 能	备　注
1	GND（H.S）	地	该集成电路为音频输出放大器，内部结构见附图 2-248，应用电路见附图 2-249（以应用在康佳 LC32FS81B 液晶电视上为例）
2	RIPPLE FILTER	波纹滤波器	
3	IN1	输入端	
4	GND（PRE）	地	
5	IN2	输入端	
6	STANDBY	待机	
7	MUTE	静音	
8	NC	空脚	
9	VCC	电源	
10	OUT2+	输出端（+）	
11	GND（PWR）	地	
12	OUT2−	输出端（−）	
13	OUT1−	输出端（−）	
14	OUT1+	输出端（+）	
15	GND（H.S）	地	

（295）LA4525

引脚号	引脚符号	引 脚 功 能	备　注
1	OUT1	通道 1 输出	1. 封装：采用 DIP8 封装 2. 用途：双 AF 功率放大器 3. 应用领域：液晶电视 4. 关键参数：电源电压为 3～6～15V、工作温度范围为−25～+75℃ 5. 引脚排列及内部框图见附图 2-250，应用电路见附图 2-251（以应用在东芝 26WL66C 液晶电视上为例）
2	VCC	电源	
3	OUT2	通道 2 输出	
4	POWER GND	电源放大地	
5	BTL IN	电桥测试负载输入	
6	IN2	通道 2 输入	
7	IN1	通道 1 输入	
8	PRE GND	前置地	

（296）LA4635A

引脚号	引脚符号	引脚功能	电压/V	备注
1	R/F	纹波滤波器	6.71	1. 封装：采用 SIP12H 封装 2. 用途：2 通道 BTL AF 功率放大器 3. 应用领域：电视 4. 关键参数：推荐电源电压（VCC）为 12V、最大电源电压（VCC）为 24V、最大输出电流为 2.5A、工作温度范围为−20～+75℃ 5. 此数据在夏普 LC-20B2EA 液晶电视上测得
2	IN1（L）	输入（左）	1.52	
3	PRE GND	预接地	0	
4	IN2（R）	输入（右）	1.52	
5	STBY	停机	2.11	
6	P.P	噪声消除	9.59	
7	VCC	电源	13.32	
8	OUT2	输出	6.71	
9	NC	空脚	0	
10	PWR GND	电源地	0	
11	NC	空脚	0	
12	OUT1	输出	6.71	

（297）LA7217M

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	该 IC 为同步信号分离集成电路，应用在 LG 42LC2RR 液晶电视上
2	VIDEO IN	视频输入	
3	FB CLAMP	反馈钳位	
4	SYNC OUT	同步输出	
5	VD OUT	输出端	
6	GND	地	
7	EXC	外部时钟	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
8	DET OUT	检测输出	该 IC 为同步信号分离集成电路，应用在 LG 42LC2RR 液晶电视上
9	HD OUT	同步输出	
10	VCO IN	压控振荡输入	
11	VCO OUT	压控振荡输出	
12	AFC CTL	AFC 控制	
13	VCC	电源	
14	NC	空脚	

（298）LA75503V

引脚号	引脚符号	引 脚 功 能	备　　注
1	SIF INPUT	第二伴音中频输入	该集成电路为中频解调芯片，应用在海尔 L20AV6-A0 液晶电视上
2	FM FILTER	鉴频滤波器	
3	NC	空脚	
4	1ST SIF OUT	第一伴音中频输出	
5	NC	空脚	
6	VIDEO DET OUT	全电视信号输出	
7	EQ FILTER	均衡放大滤波器	
8	SIF AGC FILTER	伴音 AGC 滤波电容	
9	APC FILTER	锁相环检波 APC 滤波器	
10	PLL FILTER	锁相环滤波器	
11	VCO COIL	外接 VCO 线圈	
12	VCO COIL	外接 VCO 线圈	
13	SYSTEM SW	制式选择控制	
14	SYSTEM SW	制式选择控制	
15	REF OSC	基准振荡时钟输入	
16	AFT OUT	AFT 输出	
17	RF AGC OUT	延迟 AGC 控制输出	
18	IF AGC FILTER	IF AGC 滤波	
19	NC	空脚	
20	1ST SIF INPUT	第一伴音中频输入	
21	VCC	电源	
22	GND	地	
23	VIF INPUT	图像中频输入	
24	VIF INPUT	图像中频输入	
25	FILTER CONTROL CAPACITOR	内接声音带通滤波器和陷波器，外接电容	
26	NC	空脚	
27	SIF PLL FILTER	SIF 锁相环滤波器	
28	RF AGC VR	外接延迟 AGC 调节电位器	
29	FM FILTER	鉴频滤波器	
30	FM DET OUT	声音输出	

（299）LD7522

引脚号	引脚符号	引 脚 功 能	备　　注
1	BNO	欠电压保护	1. 封装：采用 SOP-8 与 DIP-8 脚封装 2. 用途：智能绿色模式 PWM 控制器 3. 应用领域：开关 AC/DC 适配器和电池充电器、液晶显示器与液晶电视电源 4. 关键参数：最大电源电压为 30V、工作温度范围为−40～+85℃ 5. 引脚排列及内部框图见附图 2-252
2	COMP	电压反馈	
3	（−）LATCH	锁存	
4	CS	电流检测	
5	GND	地	
6	OUT	外部场效应晶体管门驱动输出	
7	VCC	电源	
8	OVP	过电压保护功能	

（300）LD7523PS

引脚号	引脚符号	引 脚 功 能	备　　注
1	BNO	欠电压保护	该集成电路为带有多重保护功能的模式PWM 控制器，应用电路见附图 2-253（以应用在海尔 L32N01 液晶电视上为例）
2	COMP	电压反馈	
3	（−）LATCH	闭锁控制	
4	CS	电流检测	
5	GND	地	
6	OUT	外部 MOSFET 栅极驱动输出	
7	VCC	电源	
8	OVP	过电压保护	

（301）LD7575

引脚号	引脚符号	引 脚 功 能	备　　注
1	RT	程序开关频率	1. 封装：采用 DIP-8 与 SMD SOP-8 封装 2. 用途：LD7575 是由华微电子有限公司推出的 AC/DC PWM IC 3. 应用领域：液晶显示器与液晶电视电源、DVD Player 的电源电路、开关 AC / DC 适配器和电池充电器 4. 关键参数： VCC 最大电压为 30V、高电压脚（HV）最大电压为 500V 5. 代换：可用 203D6 代换，但要改启动电阻 6. 内部框图见附图 2-254
2	COMP	电压反馈	
3	CS	电流检测	
4	GND	地	
5	OUT	外部场效应晶体管门驱动输出	
6	VCC	电源	
7	NC	空脚	
8	HV	大容量电容器提供启动电流控制器正终端连接	

（302）LM2679T-12

引脚号	引脚符号	引 脚 功 能	备　　注
1	SWITCH OUTPUT	开关输出	1. 封装：采用 7 脚 TO−263 封装 2. 用途：5A 型降压稳压器与可调电流限制 3. 应用领域：TCL 液晶电视上 4. 关键参数：输入电源电压为 8～40V、最大输入电压为 45V、输出电压 V_{OUT} 为 11.64～12～12.36V（V_{IN}=15～40V） 5. 引脚排列及内部框图见附图 2-255
2	INPUT	输入	
3	C BOOST	电容器升压	
4	GROUND	地	
5	CURRENT ADJUST	电流调节	
6	FEEDBACK	反馈	
7	SOFTSTART	软启动	

（303）LM4558

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUTA	输出端 A	该集成电路为双运算放大器，应用在海尔 LS42T3、LS47TD（QX88 机心）液晶电视上，应用电路见附图 2-256（以应用在海尔 QX88 机心液晶电视上为例）
2	INA−	输入端 A	
3	INA+	输入端 A	
4	VSS	地	
5	INB+	输入端 B	
6	INB−	输入端 B	
7	OUTB	输出端 B	
8	VDD	电源	

（304）LM833

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUTPUT	输出端	该集成电路为低供电、双通道运算放大器，应用在海信 TLM4628LF 液晶电视上
2	INVERTING INPUT	反相输入	
3	NON-INVERTING INPUT	同相输入	
4	−VCC	负电源	
5	NON-INVERTING INPUT	同相输入	
6	INVERTING INPUT	反相输入	
7	OUTPUT	输出端	
8	VCC	正电源	

（305）LP2951CM

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT	输出端	该集成电路为低压差调节器，采用 8 脚 SOIC 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-257（以应用在夏普 32BV6E 液晶电视上为例）
2	SENSE	检测	
3	SD	关机	
4	GND	地	
5	ERROR	误差信号	
6	VTAP	3.3V 或 5V 电压输出	
7	FB	反馈	
8	IN	输入端	

（306）LP2995

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	LP2995 是为 DDR-SDRAM 终端输出设计的线性调节器，可工作于 5V、3.3V 和 2.5V 电源，应用电路见附图 2-258（以应用在 TCL MC77 机心电视上为例）
2	GND	地	
3	VSENSE	调节 VTT 的反馈脚	
4	VREF	缓冲的内部基准电压	
5	VDDQ	电源	
6	AVIN	模拟电压输入	
7	PVIN	电源输入	
8	VTT	连接到终端电阻的输出电压	

（307）LP2996

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	1. 封装：采用 SOP8 脚封装 2. 用途：LP2996 是由美国国家半导体公司推出的高性能线性稳压器 3. 应用领域：液晶电视 4. 关键参数：工作电压为 2.2～5.5V 5. 引脚排列及内部框图见附图 2-259
2	$\overline{SD}$	停机	
3	VSENSE	反馈	
4	VREF	缓冲内部参考电压	
5	VDDQ	电源	
6	AVIN	模拟输入	
7	PVIN	电源输入	
8	VTT	输出电压	

（308）LT1615ES5

引脚号	引脚符号	引 脚 功 能	备　　注
1	SW	开关	该集成电路为升压式 DC-DC 电源转换器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-260（以应用在夏普 32BV6E 液晶电视上为例）
2	GND	地	
3	FB	反馈	
4	$\overline{SHDN}$	停机	
5	VIN	电源输入	

（309）LT1617ES5

引脚号	引脚符号	引 脚 功 能	备　　注
1	SW	开关	该集成电路为升压式 DC/DC 电源转换器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-261（以应用在夏普 32BV6E 液晶电视上为例）
2	GND	地	
3	NFB	反馈	
4	$\overline{SHDN}$	停机	
5	VIN	电压输入	

（310）LTC1872ES6

引脚号	引脚符号	引 脚 功 能	备 注
1	RUN	误差放大器补偿点与运行控制输入	该集成电路为恒定频率电流模式升压 DC / DC 控制器，采用 SOT-23 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-262（以应用在夏普 32BV6E 液晶电视上为例）
2	GND	地	
3	VFB	反馈（从外部接收到的反馈电压通过输出电阻分压器）	
4	SENSE	负输入到电流比较	
5	VIN	电源输入	
6	TE	外部 N 沟道 MOSFET 栅极驱动	

（311）LV4052A

引脚号	引脚符号	引 脚 功 能	备 注
1	2Y0	独立输入/输出	1. 封装：采用 SOP-16 封装 2. 用途：4 通道模拟多路复用器/多路解调器 3. 应用领域：应用在 LCD40V85 液晶电视 4. 关键参数：电源电压范围为−0.5～+7.0V
2	2Y2	独立输入/输出	
3	2-COM	公共输入/输出	
4	2Y3	独立输入/输出	
5	1Y2	独立输入/输出	
6	INH	禁止	
7	GND	地	
8	GND	地	
9	B	选择输入	
10	A	选择输入	
11	1Y3	独立输入/输出	
12	1Y0	独立输入/输出	
13	1-COM	公共输入/输出	
14	1Y1	独立输入/输出	
15	1Y2	独立输入/输出	
16	VCC	电源	

（312）LV4920H

引脚号	引脚符号	引 脚 功 能	备 注
1	$\overline{\text{STBY}}$	待机模式控制	1. 封装：采用 HSOP36 封装 2. 用途：D 类音频功率放大器 3. 应用领域：液晶电视 4. 关键参数：推荐电源电压为 8～13～20V、最大功耗为 3.95W 5. 引脚排列及内部框图见附图 2-263，应用电路见附图 2-264（以应用在松下 LH76 机心液晶电视上为例）
2	NC1	空脚	
3	$\overline{\text{MUTE}}$	静音控制	
4	NC2	空脚	
5	PWM_A1	PWM 输入	
6	NC3	空脚	
7	PWM_B1	PWM 输入	
8	NC4	空脚	
9	VREG5	平滑电容器连接（内部 5V 电源）	
10	GND	地	
11	NC5	空脚	
12	PWM_B2	PWM 输入	
13	NC6	空脚	
14	PWM_A2	PWM 输入	
15	NC7	空脚	
16	$\overline{\text{NOD_THERM}}$	输出热探测器电路信号	
17	$\overline{\text{NOD_OUTSHDN}}$	输出停机监视器输出	
18	NC8	空脚	
19	PVD2	通道 2 电源系统电源	
20	PVD2	通道 2 电源系统电源	
21	OUT_CH2_P	通道 2 高边输出	
22	BOOT_CH2_P	自举输入与输出/通道 2 高边电源	
23	VDDA2	模拟电源	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
24	BOOT_CH2_N	自举输入与输出/通道 2 低边电源	1. 封装：采用 HSOP36 封装 2. 用途：D 类音频功率放大器 3. 应用领域：液晶电视 4. 关键参数：推荐电源电压为 8～13～20V、最大功耗为 3.95W 5. 引脚排列及内部框图见附图 2-263，应用电路见附图 2-264（以应用在松下 LH76 机心液晶电视上为例）
25	OUT_CH2_N	通道 2 低边输出	
26	PGND2	电源地	
27	PGND2	电源地	
28	PGND1	电源地	
29	PGND1	电源地	
30	OUT_CH1_N	通道 1 低边输出	
31	BOOT_CH1_N	自举输入与输出/通道 1 低边电源	
32	VDDA1	模拟电源	
33	BOOT_CH1_P	自举输入与输出/通道 1 高边电源	
34	OUT_CH1_P	通道 1 低边输出	
35	PVD1	通道 1 电源系统电源	
36	PVD1	通道 1 电源系统电源	

（313）LX6501

引脚号	引脚符号	引 脚 功 能	备 注
1	VIN	输入电压	该集成电路为 LCD 背光灯驱动/控制电路，应用在 L46E9FBD（MS68 机心）液晶电视及创维 37M11HM 等液晶电视上。应用电路见附图 2-265（以应用在创维 37MH11HM 液晶电视上为例）
2	VCC	电源（芯片控制电路）	
3	VIN_SNS	输入电压识别（来自这个引脚的信号反馈到内置 UVLO 电路）	
4	I_R	内部电流源编程终端（一个电阻从这个脚连接到地确定这个芯片电流源的控制电路操作）	
5	C_R	工作编程频率编程终端（一个电容从这个脚连接到地，用 I_R 脚电阻来确定这个逆变器的工作频率）	
6	C_T	终端为可编程灯停工时间，故障保护时间和同步使能控制时间	
7	C_B	终端编程突发调光频率（用外部突发调光信号来控制内部突发变暗和同步）	
8	BRT_D	突发调光控制输入	
9	BRT_A	模拟亮度控制输入	
10	ENABLE	使能（控制控制器的开关操作）	
11	SYNC_IN	同步输入	
12	SYNC_OUT	同步信号输出和同步模式选择	
13	OC_SNS	一个额外的感应引脚为过电流检测和保护	
14	OV_SNS	一个额外的感应引脚为过电压检测和保护	
15	V_SNS	电压输入（这个脚的电压信号提供电压调节和过电压保护电路）	
16	I_SNS	电流感应输入	
17	COMP	输出误差放大器	
18	PWM_RMP	PWM 斜坡信号	
19	BOL	栅极驱动器输出的全桥 MOSFET 开关（为低边开关）	
20	GND	地	
21	AOL	栅极驱动器输出的全桥 MOSFET 开关（为低边开关）	
22	VBH	开机带电源终端的高压侧驱动器电路	
23	BOH	栅极驱动器输出的全桥 MOSFET 开关（为高边开关）	
24	VBS	开机带电源终端的高压侧驱动器电路（高压侧驱动电路的浮动地面）	
25	VAS	开机带电源终端的高压侧驱动器电路（高压侧驱动电路的浮动地面）	
26	AOH	栅极驱动器输出的全桥 MOSFET 开关（为高边开关）	
27	VAH	开机带电源终端的高压侧驱动器电路	
28	VDD	电源（内部驱动工作电压）	

（314）M12L16161A-5TG

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD_1	电源	
2	DQ0	数据输入与输出	
3	DQ1	数据输入与输出	
4	VSSQ_1	地	
5	DQ2	数据输入与输出	
6	DQ3	数据输入与输出	
7	VDDQ_1	电源	
8	DQ4	数据输入与输出	
9	DQ5	数据输入与输出	
10	VSSQ_2	地	
11	DQ6	数据输入与输出	
12	DQ7	数据输入与输出	
13	VDDQ_2	电源	
14	LDQM	数据输入/输出掩膜（低字节）	
15	$\overline{WE}$	写使能	
16	$\overline{CAS}$	列地址选通	
17	$\overline{RAS}$	行地址选通	
18	$\overline{CS}$	芯片选择	
19	BA	栈选择地址	
20	A10/AP	地址信号/预自动充电	
21	A0	地址信号	
22	A1	地址信号	
23	A2	地址信号	
24	A3	地址信号	
25	VDD_2	电源	该集成电路为同步动态随机存储器，应用电路见附图2-266（以应用在LG 52LG70ED-CA液晶电视上为例）
26	VSS_1	地	
27	A4	地址信号	
28	A5	地址信号	
29	A6	地址信号	
30	A7	地址信号	
31	A8	地址信号	
32	A9	地址信号	
33	NC	空脚	
34	CKE	时钟使能	
35	CLK	系统时钟	
36	UDQM	数据输入/输出掩膜（高字节）	
37	NC	空脚	
38	VDDQ_3	电源	
39	DQ8	数据输入与输出	
40	DQ9	数据输入与输出	
41	VSSQ_3	地	
42	DQ10	数据输入与输出	
43	DQ11	数据输入与输出	
44	VDDQ_4	电源	
45	DQ12	数据输入与输出	
46	DQ13	数据输入与输出	
47	VSSQ_4	地	
48	DQ14	数据输入与输出	
49	DQ15	数据输入与输出	
50	VSS_2	地	

（315）M12L64322A

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD	电源	
2	DQ0	数据输入/输出	
3	VDDQ	数据输出电源	
4	DQ1	数据输入/输出	
5	DQ2	数据输入/输出	
6	VSSQ	数据输出地	
7	DQ3	数据输入/输出	
8	DQ4	数据输入/输出	
9	VDDQ	数据输出电源	
10	DQ5	数据输入/输出	
11	DQ6	数据输入/输出	
12	VSSQ	数据输出地	
13	DQ7	数据输入/输出	
14	NC	空脚	
15	VDD	电源	
16	DQM0	数据输入/输出掩膜	
17	$\overline{WE}$	写使能	
18	$\overline{CAS}$	列地址选通	
19	$\overline{RAS}$	行地址选通	
20	$\overline{CS}$	芯片选择	
21	NC	空脚	
22	BA0	分组选择地址	1. 封装：采用 86 脚 TSOP 封装 2. 用途：同步高数据速率动态随机存储器（RAM） 3. 应用领域：应用在 LG RT-30LZ50 液晶电视上 4. 关键参数：V_{DD}/V_{DDQ} 为 3～3.3～3.6V 5. 引脚排列及内部框图见附图 2-267，应用电路见附图 2-268（以应用在 LG RT-30LZ50 液晶电视上为例）
23	BA1	分组选择地址	
24	A10/AP	地址/电压	
25	A0	地址	
26	A1	地址	
27	A2	地址	
28	DQM2	数据输入/输出掩膜	
29	VDD	电源	
30	NC	空脚	
31	DQ16	数据输入/输出	
32	VSSQ	数据输出地	
33	DQ17	数据输入/输出	
34	DQ18	数据输入/输出	
35	VDDQ	数据输出电源	
36	DQ19	数据输入/输出	
37	DQ20	数据输入/输出	
38	VSSQ	数据输出地	
39	DQ21	数据输入/输出	
40	DQ22	数据输入/输出	
41	VDDQ	数据输出电源	
42	DQ23	数据输入/输出	
43	VDD	电源	
44	VSS	地	
45	DQ24	数据输入/输出	
46	VSSQ	数据输出地	
47	DQ25	数据输入/输出	
48	DQ26	数据输入/输出	
49	VDDQ	数据输出电源	
50	DQ27	数据输入/输出	
51	DQ28	数据输入/输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
52	VSSQ	数据输出地	1. 封装：采用 86 脚 TSOP 封装 2. 用途：同步高数据速率动态随机存储器（RAM） 3. 应用领域：应用在 LG RT-30LZ50 液晶电视上 4. 关键参数：V_{DD}/V_{DDQ} 为 3～3.3～3.6V 5. 引脚排列及内部框图见附图 2-267，应用电路见附图 2-268（以应用在 LG RT−30LZ50 液晶电视上为例）
53	DQ29	数据输入/输出	
54	DQ30	数据输入/输出	
55	VDDQ	数据输出电源	
56	DQ31	数据输入/输出	
57	NC	空脚	
58	VSS	地	
59	DQM3	数据输入/输出掩膜	
60	A3	地址	
61	A4	地址	
62	A5	地址	
63	A6	地址	
64	A7	地址	
65	A8	地址	
66	A9	地址	
67	CKE	时钟使能	
68	CLK	系统时钟	
69	NC	空脚	
70	NC	空脚	
71	DQM1	数据输入/输出掩膜	
72	VSS	地	
73	NC	空脚	
74	DQ8	数据输入/输出	
75	VDDQ	数据输出电源	
76	DQ9	数据输入/输出	
77	DQ10	数据输入/输出	
78	VSSQ	数据输出地	
79	DQ11	数据输入/输出	
80	DQ12	数据输入/输出	
81	VDDQ	数据输出电源	
82	DQ13	数据输入/输出	
83	DQ14	数据输入/输出	
84	VSSQ	数据输出地	
85	DQ15	数据输入/输出	
86	VSS	地	

（316）M13S128168A

引脚号	引脚符号	引 脚 功 能	备　　注
1	VDD1	电源	1. 封装：采用 66 脚 TSOP 封装 2. 用途：双倍数据速率 SDRAM 3. 应用领域：液晶电视 4. 关键参数：V_{DD} 为 2.375～2.75V，V_{DDQ} 为 2.375～2.75V 5. 引脚排列及内部框图见附图 2-269，应用电路见附图 2-270（以应用在 TCL LCD26V6NYT 液晶电视上为例）
2	DQ0	数据输入/输出	
3	VDDQ1	电源	
4	DQ1	数据输入/输出	
5	DQ2	数据输入/输出	
6	VSSQ1	地	
7	DQ3	数据输入/输出	
8	DQ4	数据输入/输出	
9	VDDQ2	电源	
10	DQ5	数据输入/输出	
11	DQ6	数据输入/输出	
12	VSSQ2	地	
13	DQ7	数据输入/输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
14	NC	空脚	
15	VDDQ3	电源	
16	LDQS	双向数据选通（低字节）	
17	NC	空脚	
18	VDD2	电源	
19	NC	空脚	
20	LDM	写数据输入掩码信号（低字节）	
21	$\overline{WE}$	写使能	
22	$\overline{CAS}$	列地址选通	
23	$\overline{RAS}$	行地址选通	
24	$\overline{CS}$	芯片选择	
25	NC	空脚	
26	BA0	地址输入	
27	BA1	地址输入	
28	A10/AP	地址输入	
29	A0	地址输入	
30	A1	地址输入	
31	A2	地址输入	
32	A3	地址输入	
33	VDD3	电源	
34	VSS1	地	
35	A4	地址输入	
36	A5	地址输入	1. 封装：采用 66 脚 TSOP 封装 2. 用途：双倍数据速率 SDRAM 3. 应用领域：液晶电视 4. 关键参数：V_{DD} 为 2.375～2.75V，V_{DDQ} 为 2.375～2.75V 5. 引脚排列及内部框图见附图 2-269，应用电路见附图 2-270（以应用在 TCL LCD26V6NYT 液晶电视上为例）
37	A6	地址输入	
38	A7	地址输入	
39	A8	地址输入	
40	A9	地址输入	
41	A11	地址输入	
42	NC	空脚	
43	NC	空脚	
44	CKE	时钟使能	
45	CLK	时钟输入	
46	$\overline{CLK}$	时钟输入	
47	UDM	写数据输入掩码信号（高字节）	
48	VSS2	地	
49	VREF	参考电压	
50	NC	空脚	
51	UDQS	双向数据选通（高字节）	
52	VSSQ3	地	
53	NC	空脚	
54	DQ8	数据输入/输出	
55	VDDQ4	电源	
56	DQ9	数据输入/输出	
57	DQ10	数据输入/输出	
58	VSSQ4	地	
59	DQ11	数据输入/输出	
60	DQ12	数据输入/输出	
61	VDDQ5	电源	
62	DQ13	数据输入/输出	
63	DQ14	数据输入/输出	
64	VSSQ5	地	
65	DQ15	数据输入/输出	
66	VSS3	地	

（317）M24128-BWMN6T

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC0	空脚	该集成电路为256/128 KB串行I²C总线的E²PROM，应用在夏普LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E液晶电视上。应用电路见附图2-271（以应用在夏普32BV6E液晶电视上为例）
2	NC1	空脚	
3	NC2	空脚	
4	VSS	地	
5	SDA	串行数据/地址输入与输出	
6	SCL	串行时钟	
7	WC	写控制	
8	VCC	电源	

（318）M24C02MN

引脚号	引脚符号	引 脚 功 能	备　　注
1	E0/NC	芯片使能/空脚	该集成电路为串行I²C总线的E²PROM，应用电路见附图2-272（以应用在TCL MC77机心上为例）
2	E1/NC	芯片使能/空脚	
3	E2/NC	芯片使能/空脚	
4	VSS	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	$\overline{\text{WC}}$	写控制	
8	VCC	电源	

（319）M24C02W6

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	该集成电路为E²PROM，应用电路见附图2-273（以应用在夏普LCD-32Z100A液晶电视上为例）
2	NC	空脚	
3	NC	空脚	
4	GND	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	VCLK	时钟信号	
8	VCC	电源	

（320）M24C04

引脚号	引脚符号	引 脚 功 能	备　　注
1	A0	地址信号	该集成电路为串行I²C总线的E²PROM，采用8脚SOP封装，应用电路见附图2-274（以应用在厦华LC-27U16液晶电视上为例）
2	A1	地址信号	
3	A2	地址信号	
4	GND	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	$\overline{\text{WP}}$	写控制	
8	VCC	电源	

（321）M24C16MN

引脚号	引脚符号	引 脚 功 能	备　　注
1	E0/NC	芯片使能	该集成电路为串行I²C总线的E²PROM，应用在TCL L24S10（MT23A机心）液晶电视上，电路见附图2-275
2	E1/NC	芯片使能	
3	E2/NC	芯片使能	
4	VSS	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	$\overline{\text{WC}}$	写控制	
8	VCC	电源	

（322）M24C32-WMN6TP

引脚号	引脚符号	引 脚 功 能	备　　注
1	E0	片选信号	该集成电路为 E^2 PROM（电可擦可编程只读存储器），应用电路见附图 2-276（以应用在创维 19S19IW 液晶电视上为例）
2	E1	片选信号	
3	E2	片选信号	
4	VSS	地	
5	SDA	数据/地址输入与输出	
6	SCL	时钟信号	
7	$\overline{WC}$	写控制	
8	VCC	电源（5V）	

（323）M29W160ET

引脚号	引脚符号	引 脚 功 能	备　　注
1	A15	地址信号输入	M29W160ET 是一个 16MB 既能读、擦除又能重复编程的非易失性存储器，应用在康佳 LC42DS30D 液晶电视上
2	A14	地址信号输入	
3	A13	地址信号输入	
4	A12	地址信号输入	
5	A11	地址信号输入	
6	A10	地址信号输入	
7	A9	地址信号输入	
8	A8	地址信号输入	
9	A19	地址信号输入	
10	$\overline{NC}$	空脚	
11	$\overline{W}$	写使能	
12	$\overline{RP}$	复位/块暂时解保护	
13	NC	空脚	
14	NC	空脚	
15	$\overline{RB}$	读/忙输出	
16	A18	地址信号输入	
17	A17	地址信号输入	
18	A7	地址信号输入	
19	A6	地址信号输入	
20	A5	地址信号输入	
21	A4	地址信号输入	
22	A3	地址信号输入	
23	A2	地址信号输入	
24	A1	地址信号输入	
25	A0	地址信号输入	
26	$\overline{E}$	片选	
27	VSS	地	
28	$\overline{G}$	输出使能	
29	DQ0	数据输入与输出	
30	DQ8	数据输入与输出	
31	DQ1	数据输入与输出	
32	DQ9	数据输入与输出	
33	DQ2	数据输入与输出	
34	DQ10	数据输入与输出	
35	DQ3	数据输入与输出	
36	DQ11	数据输入与输出	
37	VCC	电源	
38	DQ4	数据输入与输出	
39	DQ12	数据输入与输出	
40	DQ5	数据输入与输出	
41	DQ13	数据输入与输出	
42	DQ6	数据输入与输出	
43	DQ14	数据输入与输出	
44	DQ7	数据输入与输出	
45	DQ15A-1	数据输入与输出	
46	VSS	地	
47	$\overline{BYTE}$	字节/字组织选择	
48	A16	地址信号输入	

（324）M29W800DB70N6

引脚号	引脚符号	引 脚 功 能	备　注
1	A15	地址输入	该集成电路为 8 MB（1MB×8 or 512KB ×16， Boot Block）3V 电源 Flash Memory（快闪式存储器），采用 48 脚 TSOP 封闭，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-277（以应用在夏普 LC-37GA6E 液晶电视为例）
2	A14	地址输入	
3	A13	地址输入	
4	A12	地址输入	
5	A11	地址输入	
6	A10	地址输入	
7	A9	地址输入	
8	A8	地址输入	
9	NC	空脚	
10	NC	空脚	
11	$\overline{W}$	写使能	
12	$\overline{RP}$	复位/块临时撤销	
13	NC	空脚	
14	NC	空脚	
15	$\overline{RB}$	就绪/忙输出	
16	NC	空脚	
17	A17	地址输入	
18	A7	地址输入	
19	A6	地址输入	
20	A5	地址输入	
21	A4	地址输入	
22	A3	地址输入	
23	A2	地址输入	
24	A1	地址输入	
25	A0	地址输入	
26	$\overline{E}$	芯片使能	
27	VSS	地	
28	$\overline{G}$	输出使能	
29	DQ0	数据输入与输出	
30	DQ8	数据输入与输出	
31	DQ1	数据输入与输出	
32	DQ9	数据输入与输出	
33	DQ2	数据输入与输出	
34	DQ10	数据输入与输出	
35	DQ3	数据输入与输出	
36	DQ11	数据输入与输出	
37	VCC	电源	
38	DQ4	数据输入与输出	
39	DQ12	数据输入与输出	
40	DQ5	数据输入与输出	
41	DQ13	数据输入与输出	
42	DQ6	数据输入与输出	
43	DQ14	数据输入与输出	
44	DQ7	数据输入与输出	
45	DQ15	数据输入与输出	
46	VSS	地	
47	$\overline{BYTE}$	字节/字机构选择	
48	A16	地址输入	

（325）M51348AFP

引脚号	引脚符号	引 脚 功 能	备　注
1	AGC FILTER OUT	AGC 滤波输出	该集成电路为图像伴音中频电路，内部框图见附图 2-278，应用电路见附图 2-279（以应用在索尼 PDL-PT22 液晶电视上为例）
2	AGC FILTER IN	AGC 滤波输入	
3	RF AGC OUT	射频 AGC 输出	
4	RF AGC DELAY	射频 AGC 延迟	
5	VCC（VIF）	电源	
6	IF IN	中频载波信号输入	
7	IF IN	中频载波信号输入	
8	GND（SIF）	地	
9	VCC（SIF）	电源	
10	SIF IN	伴音中频信号输入	
11	DC F/B	直流反馈信号	
12	GND（SIF）	地	
13	AUDIO OUT	音频信号输出	
14	E-VDL	音量控制	
15	FM DET IN	调频检波输入	
16	LIMITER OUT	限幅信号输出	
17	AFT OUT	AFT 检波输出	
18	DET OUT	图像视频信号检波输出	
19	REF COIL	图像中频检波回路	
20	REF COIL	图像中频检波回路	
21	AFT COIL	AFT 检波回路	
22	SYNC SEP	同步分离输入	
23	SYNC OUT	同步分离输出	
24	IF AGC ADJ	中频 AGC 控制	

（326）M52042FP

引脚号	引脚符号	引 脚 功 能	备　注
1	VIDEO IN	视频信号输入	该集成电路为视频信号处理电路，主要是将复合视频信号分离成 R、G、B 基色信号。应用电路见附图 2-280（以应用在索尼 PDL-PT22 液晶电视上为例）
2	SYNC SEP IN	同步分离输入	
3	ACC FILTER	ACC 滤波	
4	SYNC OUT	同步输出	
5	HD IN	行脉冲输入	
6	CLUMP	钳位滤波（外接钳位电容）	
7	CHROMA TRAP	色度陷波	
8	Y OUT	亮度信号输出	
9	CONTRAST	对比度控制	
10	R OUT	红基色信号输出	
11	G OUT	绿基色信号输出	
12	B OUT	蓝基色信号输出	
13	GND	地	
14	PIX CONT	图像质量控制	
15	KILLER OUT	抑制器输出	
16	SW	选择开关	
17	APC FILTER	APC 滤波	
18	KILLER FILTER	抑制器滤波	
19	TINT CONT	色调控制	
20	COLOR CONT	色度控制	
21	VCXO IN	压控振荡输入	
22	VCXO MONITOR	压控振荡监视	
23	VCXO OUT	压控振荡输出	
24	VCC	电源	

（327）M52347FP-TE

引脚号	引脚符号	引 脚 功 能	备　　注
1	H.STATE	行同步信号	该集成电路为同步信号处理器，应用电路见附图 2-281（以应用在索尼 KDL-S40A12U 液晶电视上为例）
2	V.STATE	场同步信号	
3	CLAMPSW	钳位脉冲开关信号输入	
4	G_IN	绿同步视频信号输入	
5	GND	地	
6	C/H	复合同步/行同步输入	
7	C/H DET	复合同步/行同步检测信号输入	
8	V IN	场同步输入	
9	V DET	场同步检测	
10	V TIMING	场脉冲开关选择（外接电阻）	
11	VS/S IN	场同步分离/复合同步输入	
12	VS/S OUT	场同步分离/复合同步输出	
13	VD	场脉冲信号输出	
14	HD	行脉冲输出	
15	$\overline{HD}$	行脉冲输出	
16	VCC	电源	
17	CLAMP	钳位脉冲输出	
18	H POL	行同步信号极性检测输出	
19	V POL	场同步信号极性检测输出	
20	CLP TMING	钳位脉冲宽度，外接 RC 时间常数电路	

（328）M52758FP

引脚号	引脚符号	引脚功能	直流电压/V	备　　注
1	VCC1（R）	电源	5.01	1. 封装：采用 36 脚封装 2. 用途：宽带模拟开关 3. 应用领域：应用在 LG RT-30LZ50、LG 42LC2RR 液晶电视上 4. 关键参数：电源电压范围为 4.75～5.5V、额定电压为 5V 5. 引脚排列及内部框图见附图 2-282，应用电路见附图 2-283（以应用在 LG 42LC2RR 液晶电视上为例）
2	INPUT1（R）	输入端（红）	1.51	
3	VCC1（G）	电源	5.01	
4	NC	空脚		
5	INPUT1（G）	输入端（绿）	1.51	
6	VCC1（B）	电源	5.01	
7	INPUT1（B）	输入端（蓝）	1.51	
8	INPUT1（H）	输入脉冲信号	—	
9	INPUT1（V）	输入脉冲信号	—	
10	GND	地	—	
11	INPUT2（R）	输入端（红）	1.51	
12	GND	地		
13	INPUT2（G）	输入端（绿）	1.51	
14	NC	空脚		
15	GND	地		
16	INPUT2（B）	输入端（蓝）	1.51	
17	INPUT2（H）	输入脉冲信号	—	
18	INPUT2（V）	输入脉冲信号	—	
19	SWITCH	开关	2.59	
20	GND	地	0	
21	OUTPUT（V）	输出脉冲信号	—	
22	OUTPUT（H）	输出脉冲信号	—	
23	NC	空脚	—	
24	VCC	空脚	—	
25	OUTPUT（for sync-onG）	输出端（绿同步）	1.15	
26	GND	地		
27	OUTPUT（B）	输出端（蓝）	2.05	
28	VCC2（B）	电源	5.01	
29	GND	地	—	
30	OUTPUT（G）	输出端（绿）	2.05	
31	VCC2（G）	电源	5.01	
32	NC	空脚	—	
33	NC	空脚	—	
34	GND	地	—	
35	OUTPUT（R）	输出端（红）	2.05	
36	VCC2（R）	电源	5.01	

（329）M52760E

引脚号	引脚符号	引 脚 功 能	备　　注
1	RF_AGC_DELAY	射频 AGC 延迟	该 IC 为中频信号处理电路，应用电路见附图 2-284（以应用在厦华 LC-27U16 液晶电视上为例）
2	AFT_OUT	自动频率控制	
3	RF_AGC_OUT	射频 AGC 输出	
4	VIF_IN4	VIF 输入	
5	VIF_IN5	VIF 输入	
6	GND	地	
7	QIF_DET_IN	中频检波信号输出	
8	IF AGC_FILTER	中放 AGC 滤波	
9	NFB	反馈信号	
10	AUDIO_OUT	音频输出	
11	LIMITER_IN	限制输入	
12	AFT/NP_SW	AFT 开关控制	
13	QIF_OUT	中频输出	
14	VCC	电源	
15	VCO_COIL15	中频解调中周	
16	VCO_COIL16	中频解调中周	
17	VREG_OUT	电压调节输出	
18	VIDEO_OUT	视频输出	
19	APC_FILTER	自动功率控制滤波	
20	EQ_F/B	均衡	

（330）M52797FP

引脚号	引脚符号	引 脚 功 能	备　　注
1	VCC	电源	该集成电路为 AV 开关与 I^2C 总线控制，应用电路见附图 2-285（以应用在厦华 LC-42FT18 液晶电视上为例）
2	LCH2 IN	左声道音频信号输入	
3	VIDEO2 IN	视频信号输入	
4	RCH2 IN	右声道音频信号输入	
5	LCH3 IN	左声道音频信号输入	
6	VIDEO3 IN	视频信号输入	
7	RCH3 IN	右声道音频信号输入	
8	LCH4 IN	左声道音频信号输入	
9	VIDEO4 IN	视频信号输入	
10	RCH4 IN	右声道音频信号输入	
11	SCL	I^2C 时钟线	
12	SDA	I^2C 数据线	
13	GND	地	
14	CHIP SELECT	控制端	
15	D5	50/60Hz 图像	
16	D4	H-SEN 行检测信号	
17	V2 OUT	视频 2 输出	
18	BIAS	偏置滤波端	
19	RCH1 OUT	右声道音频信号输出	
20	V1 OUT	视频 1 输出	
21	LCH1 OUT	左声道音频信号输出	
22	RCH_T_IN	右声道输入（TV）	
23	TUNER_IN	视频输入（TV）	
24	LCH_T_IN	左声道输入（TV）	

（331）M62320FP

引脚号	引脚符号	引 脚 功 能	备　　注
1	SO	串行数据输出	M62320P/FP 是一个 CMOS 8 位 I / O 扩展器，它具有串行到并行和并行到串行数据转换功能，应用电路见附图 2-286（以应用在夏普 LC-42D43U 液晶电视上为例）
2	SCL	串行时钟输入	
3	SDA	串行数据输入与输出	
4	D0	并行数据输入与输出	
5	D1	并行数据输入与输出	
6	D2	并行数据输入与输出	
7	D3	并行数据输入与输出	
8	GND	地	
9	D4	并行数据输入与输出	
10	D5	并行数据输入与输出	
11	D6	并行数据输入与输出	
12	D7	并行数据输入与输出	
13	VCC	电源	
14	CS2	芯片选择数据输入	
15	CS1	芯片选择数据输入	
16	CS0	芯片选择数据输入	

（332）M62332FP

引脚号	引脚符号	引 脚 功 能	备　　注
1	AO1	8 位分辨率 D-A 转换器输出	该集成电路为 8 位 2 通道 I^2C 总线 D-A 转换器与缓冲放大器，应用电路见附图 2-287（以应用在夏普 LC-42D43U 液晶电视上为例）
2	AO2	8 位分辨率 D-A 转换器输出	
3	NC	空脚	
4	NC	空脚	
5	GND	地	
6	SDA	串行数据输入	
7	SCL	串行时钟输入	
8	VCC	电源	

（333）M62392FP

引脚号	引脚符号	引 脚 功 能	备　　注
1	RST	复位信号输入	该集成电路为 8 位 I^2C 总线 D-A 转换器与缓冲放大器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-288（以应用在夏普 32BV6E 液晶电视上为例）
2	SCL	串行时钟输入	
3	SDA	串行数据输入	
4	A7	8 位 D-A 转换器输出	
5	A8	8 位 D-A 转换器输出	
6	A9	8 位 D-A 转换器输出	
7	A10	8 位 D-A 转换器输出	
8	A11	8 位 D-A 转换器输出	
9	A12	8 位 D-A 转换器输出	
10	VREF	D-A 转换器低电平参考电压输入	
11	VREFU1	D-A 转换器高电平参考电压输入	
12	GND	地	
13	VREFU2	D-A 转换器高电平参考电压输入	
14	A1	8 位 D-A 转换器输出	
15	A2	8 位 D-A 转换器输出	
16	A3	8 位 D-A 转换器输出	
17	A4	8 位 D-A 转换器输出	
18	A5	8 位 D-A 转换器输出	
19	A6	8 位 D-A 转换器输出	
20	VCC	电源	
21	VDD	电源	
22	CS2	芯片选择数据输入	
23	CS1	芯片选择数据输入	
24	CS0	芯片选择数据输入	

（334）M88DC2800

引脚号	引脚符号	引 脚 功 能	备　注
1	GNDD_C1	地	
2	AUXCLK	辅助时钟输出	
3	GNDD_P1	地	
4	TEST[9]	测试	
5	VDDD_P1	电源	
6	IT_LOCK	终端或锁存指示	
7	$\overline{\text{RESET}}$	复位	
8	TEST[8]	测试	
9	GNDD_C2	地	
10	M_ERR	MPEG-TS 输出（默认：ERR）	
11	VDDD_P2	电源	
12	GNDD_P2	地	
13	VDDD_P3	电源	
14	M_CKOUT	MPEG-TS 输出（默认：CKOUT）	
15	M_VAL	MPEG-TS 输出（默认：VAL）	
16	M_DATA[0]	MPEG-TS 输出（默认：DATA）	
17	M_DATA[1]	MPEG-TS 输出（默认：DATA）	
18	M_DATA[2]	MPEG-TS 输出（默认：DATA）	
19	M_DATA[3]	MPEG-TS 输出（默认：DATA）	
20	M_DATA[4]	MPEG-TS 输出（默认：DATA）	
21	M_DATA[5]	MPEG-TS 输出（默认：DATA）	
22	M_DATA[6]	MPEG-TS 输出（默认：DATA）	
23	M_DATA[7]	MPEG-TS 输出（默认：DATA）	
24	VDDD_P4	电源	
25	M_SYNC	MPEG-TS 输出（默认：SYNC）	M88DC2800 是单芯片 QAM 解调器，采用 64 脚 LQFP 封装，应用电路见附图 2-289（以应用在 TCL MS06 机心电视上为例）
26	GNDD_P3	地	
27	SDA	串行数据总线	
28	SCL	串行时钟总线	
29	SDAT	串行数据总线中继器	
30	SCLT	串行时钟总线中继器	
31	GNDD_C3	地	
32	AGC1	模拟增益控制的 RF	
33	AGC2	模拟增益控制的 IF	
34	VDDD_P5	电源	
35	AGC12B	选择测试输入	
36	VDDA1	电源	
37	VDDA2	电源	
38	BC1	直接连接到模拟地或者通过一个电容器	
39	BC2	直接连接到模拟地或者通过一个电容器	
40	VDDA3	电源	
41	ANAIFD	模拟中频伪差分信号输入	
42	ANAIF	模拟中频输入信号	
43	GNDA1	地	
44	GNDA2	地	
45	GNDA3	地	
46	GNDA4	地	
47	TWB_ENIN	总线地址选择	
48	GNDD_P4	地	
49	CKEXT	晶体振荡器/外部时钟输入	
50	CKXTAL	晶体振荡器输出	
51	TEST[0]	测试	
52	TEST[1]	测试	
53	BC3	通过一个电容器连接到数字地	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
54	GNDD_C4	地	M88DC2800 是单芯片 QAM 解调器，采用 64 脚 LQFP 封装，应用电路见附图 2-289（以应用在 TCL MS06 机心电视上为例）
55	TEST[2]	测试	
56	TEST[3]	测试	
57	VDDD_P6	电源	
58	TEST[4]	测试	
59	GNDD_P6	地	
60	TEST[5]	测试	
61	TEST[6]	测试	
62	VDDD_P7	电源	
63	TEST[7]	测试	
64	IT_PWM	中断指示/通用 PWM 输出	

（335）MA102CA

引脚号	引脚符号	引 脚 功 能	备　　注
1	VSS	模拟数字电源地	该集成电路为屏显集成电路，采用 16 脚 PDIP 或 SO 封装，可广泛应用于电视、CRT 显示器与 LCD 显示器的多窗口字符/图形屏幕显示。应用电路见附图 2-290（以应用在上广电 LCD1705 液晶电视上为例，引脚符号与引脚功能中括号内为实际应用脚）
2	VCO/VCLK（XIN）	压控振荡/时钟驱动（时钟输入）	
3	TEST（NC）	测试（空脚）	
4	VDD	电源	
5	HS	行同步信号	
6	SSB	SPI 接口	
7	SDA	数据线	
8	SCLK	时钟线	
9	VDD	电源	
10	VS	场同步信号	
11	INT	颜色强度	
12	FB	快速消隐	
13	BLUE（B）	蓝基色信号输出	
14	GREEN（G）	绿基色信号输出	
15	RED（R）	红基色信号输出	
16	VSS	地	

（336）ma103aa

引脚号	引脚符号	引 脚 功 能	备　　注
1	P2RED0/EVRED0	B 端口输出显示或双像素/时钟模式下 R 输出的偶像素显示	该集成电路为视频解码格式变换电路，应用电路见附图 2-291（以应用在上广电 LCD1705 液晶电视上为例）
2	P2RED1/EVRED1	B 端口输出显示或双像素/时钟模式下 R 输出的偶像素显示	
3	P2RED2/EVRED2	B 端口输出显示或双像素/时钟模式下 R 输出的偶像素显示	
4	P2RED3/EVRED3	B 端口输出显示或双像素/时钟模式下 R 输出的偶像素显示	
5	VSSAM	地	
6	VDDAP	电源	
7	VSSAP	地	
8	GND	地	
9	XI	晶振输入	
10	XO	晶振输出	
11	POWERDN	掉电	
12	DE	数据使能	
13	VGAHS	VGA 行同步信号	
14	VDD25	电源	
15	OVCLK	OSD 时钟信号	
16	OVR	OSD 字库的 R 输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
17	OVG	OSD 字库的 G 输入	该集成电路为视频解码格式变换电路，应用电路见附图 2-291（以应用在上广电 LCD1705 液晶电视上为例）
18	OVB	OSD 字库的 B 输入	
19	OVFB	OSD 字库的反馈信号	
20	OVS	OSD 场同步输入	
21	OHS	OSD 行同步输入	
22	VDD33	电源	
23	RSTN	复位信号	
24	PGRN1/PU1/ODGRN1	A 端口输出显示或双像素/时钟模式下 G 输出的奇像素显示	
25	GND	地	
26	PGRN0/PU0/ODGRN0	A 端口输出显示或双像素/时钟模式下 G 输出的奇像素显示	
27	GND	地	
28	PRED1/PY1/ODRED1	A 端口输出显示或双像素/时钟模式下 R 输出的奇像素显示	
29	VDD25	电源	
30	PWMR0/PY0/ODRED0	脉冲调制信号/PY 信号/R 信号	
31	PWMB0/PV0/ODBLU0	脉冲调制信号/PV 信号/B 信号	
32	PBLU1/PV1/ODBUL1	A 端口输出显示或双像素/时钟模式下 B 输出的奇像素显示	
33	PBLU7/PV7/ODBUL7	A 端口输出显示或双像素/时钟模式下 B 输出的奇像素显示	
34	PBLU6/PV6/ODBUL6	A 端口输出显示或双像素/时钟模式下 B 输出的奇像素显示	
35	PBLU5/PV5/ODBUL5	A 端口输出显示或双像素/时钟模式下 B 输出的奇像素显示	
36	GND	地	
37	P2GRN7/EVGRN7	B 端口输出显示或双像素/时钟模式 G 输出的偶像素显示	
38	P2GRN6/EVGRN6	B 端口输出显示或双像素/时钟模式 G 输出的偶像素显示	
39	P2GRN5/EVGRN5	B 端口输出显示或双像素/时钟模式 G 输出的偶像素显示	
40	P2GRN4/EVGRN4	B 端口输出显示或双像素/时钟模式 G 输出的偶像素显示	
41	P2BLU0/EVBLU0	B 端口输出显示或双像素/时钟模式 B 输出的偶像素显示	
42	P2BLU1/EVBLU1	B 端口输出显示或双像素/时钟模式 B 输出的偶像素显示	
43	P2BLU2/EVBLU2	B 端口输出显示或双像素/时钟模式 B 输出的偶像素显示	
44	P2BLU3/EVBLU3	B 端口输出显示或双像素/时钟模式 B 输出的偶像素显示	
45	PBLU4/PV4/ODBUL4	A 端口输出显示或双像素/时钟模式下 B 输出的奇像素显示	
46	PBLU3/PV3/ODBUL3	A 端口输出显示或双像素/时钟模式下 B 输出的奇像素显示	
47	PBLU2/PV2/ODBUL2	A 端口输出显示或双像素/时钟模式下 B 输出的奇像素显示	
48	PGRN7/PU7/ODGRN7	A 端口输出显示或双像素/时钟模式下 G 输出的奇像素显示	
49	PGRN6/PU6/ODGRN6	A 端口输出显示或双像素/时钟模式下 G 输出的奇像素显示	
50	INTN	中断信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
51	PGRN5/PU5/ODGRN5	A 端口输出显示或双像素/时钟模式下 G 输出的奇像素显示	
52	PGRN4/PU4/ODGRN4	A 端口输出显示或双像素/时钟模式下 G 输出的奇像素显示	
53	PGRN3/PU3/ODGRN3	A 端口输出显示或双像素/时钟模式下 G 输出的奇像素显示	
54	PGRN2/PU2/ODGRN2	A 端口输出显示或双像素/时钟模式下 G 输出的奇像素显示	
55	PRED7/PY7/ODRED7	A 端口输出显示或双像素/时钟模式下 R 输出的奇像素显示	
56	GND	地	
57	PRED6/PY6/ODRED6	A 端口输出显示或双像素/时钟模式下 R 输出的奇像素显示	
58	PRED5/PY5/ODRED5	A 端口输出显示或双像素/时钟模式下 R 输出的奇像素显示	
59	PRED4/PY4/ODRED4	A 端口输出显示或双像素/时钟模式下 R 输出的奇像素显示	
60	PRED3/PY3/ODRED3	A 端口输出显示或双像素/时钟模式下 R 输出的奇像素显示	
61	PRED2/PY2/ODRED2	A 端口输出显示或双像素/时钟模式下 R 输出的奇像素显示	
62	SP	接地	
63	PCLK	输出时钟	
64	PVSYNC	输出场同步信号	
65	PDE	输出显示使能信号	
66	PHSYNC	输出行同步信号	该集成电路为视频解码格式变换电路，应用电路见附图 2-291（以应用在上广电 LCD1705 液晶电视上为例）
67	VDD25	电源	
68	SCL	时钟线	
69	SDA	数据线	
70	GND	地	
71	VDD33	电源	
72	MD15	存储器数据线	
73	MD14	存储器数据线	
74	MD13	存储器数据线	
75	MD12	存储器数据线	
76	AP	接地	
77	P2BLU4/EVBLU4	B 端口输出显示或双像素/时钟模式 B 输出的偶像素显示	
78	P2BLU5/EVBLU5	B 端口输出显示或双像素/时钟模式 B 输出的偶像素显示	
79	P2BLU6/EVBLU6	B 端口输出显示或双像素/时钟模式 B 输出的偶像素显示	
80	P2BLU7/EVBLU7	B 端口输出显示或双像素/时钟模式 B 输出的偶像素显示	
81	P2GRN0/EVGRN0	B 端口输出显示或双像素/时钟模式 G 输出的偶像素显示	
82	P2GRN1/EVGRN1	B 端口输出显示或双像素/时钟模式 G 输出的偶像素显示	
83	P2GRN2/EVGRN2	B 端口输出显示或双像素/时钟模式 G 输出的偶像素显示	
84	P2GRN3/EVGRN3	B 端口输出显示或双像素/时钟模式 G 输出的偶像素显示	
85	VDD33	电源	
86	MD11	存储器数据线	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
87	MD10	存储器数据线	
88	MD09	存储器数据线	
89	MD08	存储器数据线	
90	MD07	存储器数据线	
91	MD06	存储器数据线	
92	MD05	存储器数据线	
93	MD04	存储器数据线	
94	MD03	存储器数据线	
95	MD02	存储器数据线	
96	MD01	存储器数据线	
97	MD00	存储器数据线	
98	VDD25	电源	
99	MCLK	存储器时钟	
100	GND	地	
101	WEN	数据输入/输出使能	
102	CASN	列地址选通	
103	RASN	行地址选通	
104	VDD33	电源	
105	MA11	存储器地址线	
106	MA10	存储器地址线	
107	MA09	存储器地址线	
108	MA08	存储器地址线	
109	MA07	存储器地址线	
110	MA06	存储器地址线	
111	VDD25	电源	该集成电路为视频解码格式变换电路，应用电路见附图 2-291（以应用在上广电 LCD1705 液晶电视上为例）
112	MA05	存储器地址线	
113	MA04	存储器地址线	
114	MA03	存储器地址线	
115	MA02	存储器地址线	
116	GND	地	
117	OVI	输入电源	
118	IICADDR	I^2C 总线地址选择	
119	CLAMP/PWMR0	钳位信号/脉冲宽度调制信号	
120	VDD33	电源	
121	PWM	脉冲宽度调制信号	
122	RGHS	RG 行同步信号	
123	COAST	用于在停止行同步输入时继续产生一个和当前频率相位一致的图像时钟信号	
124	CSYNC	复合同步信号输入	
125	MA01	存储器地址线	
126	MA00	存储器地址线	
127	VDD33	电源	
128	ICLK（YUVLLC）	输入 VGA 信号或视频信号的时钟	
129	IVSYNC	输入场同步信号	
130	IHSYNC	输入行同步信号	
131	IBLU0/UV0	蓝色信号输入/UV（色差）信号	
132	IBLU1/UV1	蓝色信号输入/UV（色差）信号	
133	IBLU2/UV2	蓝色信号输入/UV（色差）信号	
134	IBLU3/UV3	蓝色信号输入/UV（色差）信号	
135	IBLU4/UV4	蓝色信号输入/UV（色差）信号	
136	IBLU5/UV5	蓝色信号输入/UV（色差）信号	
137	IBLU6/UV6	蓝色信号输入/UV（色差）信号	
138	IBLU7/UV7	蓝色信号输入/UV（色差）信号	
139	VDD25	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
140	IGRN0/YUVCREF	24 位 RGB 模式下的 G 输入/YUV 模式下的控制信号输入	该集成电路为视频解码格式变换电路，应用电路见附图 2-291（以应用在上广电 LCD1705 液晶电视上为例）
141	IGRN1/YUVHREF	24 位 RGB 模式下的 G 输入/YUV 模式下的控制信号输入	
142	IGRN2/YUVVREF	24 位 RGB 模式下的 G 输入/YUV 模式下的控制信号输入	
143	IGRN3/YUVODD	24 位 RGB 模式下的 G 输入/YUV 模式下的控制信号输入	
144	IGRN4/RGB0	24 位 RGB 模式下的 G 输入/RGB 信号输入	
145	IGRN5/YUVHS/RGB1	24 位 RGB 模式下的 G 输入/YUV 模式下的行同步信号/RGB 信号输入	
146	IGRN6/YUVVS/RGB2	24 位 RGB 模式下的 G 输入/YUV 模式下的场同步信号/RGB 信号输入	
147	IGRN7/YUVLLC2/RGB	24 位 RGB 模式下的 G 输入/YUV 模式下的行同步信号/RGB 信号输入	
148	IRED0/YIN0/YUV0/RGB4	RGB 模式的 R 输入/亮度信号输入/YUV 控制信号输入/RGB 信号输入	
149	IRED1/YIN1/YUV1/RGB5	RGB 模式的 R 输入/亮度信号输入/YUV 控制信号输入/RGB 信号输入	
150	IRED2/YIN2/YUV2/RGB6	RGB 模式的 R 输入/亮度信号输入/YUV 控制信号输入/RGB 信号输入	
151	IRED3/YIN3/YUV3/RGB7	RGB 模式的 R 输入/亮度信号输入/YUV 控制信号输入/RGB 信号输入	
152	IRED4/YIN4/YUV4/RGB8	RGB 模式的 R 输入/亮度信号输入/YUV 控制信号输入/RGB 信号输入	
153	IRED5/YIN5/YUV5/RGB9	RGB 模式的 R 输入/亮度信号输入/YUV 控制信号输入/RGB 信号输入	
154	IRED6/YIN6/YUV6/RGB10	RGB 模式的 R 输入/亮度信号输入/YUV 控制信号输入/RGB 信号输入	
155	IRED7/YIN7/YUV7/RGB11	RGB 模式的 R 输入/亮度信号输入/YUV 控制信号输入/RGB 信号输入	
156	GND	地	
157	P2RED4/EVRED4	B 端口输出显示或双像素/时钟模式下 R 输出的偶像素显示	
158	P2RED5/EVRED5	B 端口输出显示或双像素/时钟模式下 R 输出的偶像素显示	
159	P2RED6/EVRED6	B 端口输出显示或双像素/时钟模式下 R 输出的偶像素显示	
160	P2RED7/EVRED7	B 端口输出显示或双像素/时钟模式下 R 输出的偶像素显示	

（337）ma9884

引脚号	引脚符号	引 脚 功 能	备 注
1	NC	空脚	该集成电路为模数转换器，采用 MQFP-128 封装，应用电路见附图 2-292（以应用在上广电 LCD1703 液晶电视上为例）
2	NC	空脚	
3	NC	空脚	
4	VD	电源（3.3V）	
5	GND	地	
6	GND	地	
7	R_IN	红基色信号输入	
8	VD	电源（3.3V）	
9	GND	地	
10	VD	电源（3.3V）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
11	VD	电源（3.3V）	
12	GND	地	
13	GND	地	
14	GND	地	
15	G_IN	绿基色信号输入	
16	VD	电源（3.3V）	
17	GND	地	
18	VD	电源（3.3V）	
19	VD	电源（3.3V）	
20	GND	地	
21	GND	地	
22	B_IN	蓝基色信号输入	
23	VD	电源（3.3V）	
24	GND	地	
25	VD	电源（3.3V）	
26	GND	地	
27	CLKINV	时钟输入	
28	CLAMP	钳位信号	
29	SDA	I^2C 总线串行数据线	
30	SCL	I^2C 总线串行时钟线	
31	A0	地址信号	
32	A1	地址信号	
33	PVD	电源（3.3V）	
34	PVD	电源（3.3V）	
35	GND	地	该集成电路为模数转换器，采用MQFP-128 封装，应用电路见附图2-292（以应用在上广电 LCD1703液晶电视上为例）
36	NC	空脚	
37	NC	空脚	
38	NC	空脚	
39	GND	地	
40	HSYNC	行同步信号输入	
41	COAST	时钟发生器 COAT（锁相控制脉冲）输入	
42	GND	地	
43	PVD	电源（3.3V）	
44	CLKEXT	外部时钟信号	
45	FILT	滤波器	
46	NC	空脚	
47	GND	地	
48	PVD	电源（3.3V）	
49	GND	地	
50	PVD	电源（3.3V）	
51	GND	地	
52	GND	地	
53	GND	地	
54	VDD	电源（3.3V）	
55	DbB7	数字信号输出（蓝基色）	
56	DbB6	数字信号输出（蓝基色）	
57	DbB5	数字信号输出（蓝基色）	
58	DbB4	数字信号输出（蓝基色）	
59	DbB3	数字信号输出（蓝基色）	
60	DbB2	数字信号输出（蓝基色）	
61	DbB1	数字信号输出（蓝基色）	
62	DbB0	数字信号输出（蓝基色）	
63	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
64	VDD	电源（3.3V）	
65	DbA7	数字信号输出（蓝基色）	
66	DbA6	数字信号输出（蓝基色）	
67	DbA5	数字信号输出（蓝基色）	
68	DbA4	数字信号输出（蓝基色）	
69	DbA3	数字信号输出（蓝基色）	
70	DbA2	数字信号输出（蓝基色）	
71	DbA1	数字信号输出（蓝基色）	
72	DbA0	数字信号输出（蓝基色）	
73	GND	地	
74	VDD	电源（3.3V）	
75	DgB7	数字信号输出（绿基色）	
76	DgB6	数字信号输出（绿基色）	
77	DgB5	数字信号输出（绿基色）	
78	DgB4	数字信号输出（绿基色）	
79	DgB3	数字信号输出（绿基色）	
80	DgB2	数字信号输出（绿基色）	
81	DgB1	数字信号输出（绿基色）	
82	DgB0	数字信号输出（绿基色）	
83	GND	地	
84	VDD	电源（3.3V）	
85	DgA7	数字信号输出（绿基色）	
86	DgA6	数字信号输出（绿基色）	
87	DgA5	数字信号输出（绿基色）	
88	DgA4	数字信号输出（绿基色）	该集成电路为模数转换器，采用MQFP-128 封装，应用电路见附图2-292（以应用在上广电 LCD1703液晶电视上为例）
89	DgA3	数字信号输出（绿基色）	
90	DgA2	数字信号输出（绿基色）	
91	DgA1	数字信号输出（绿基色）	
92	DgA0	数字信号输出（绿基色）	
93	GND	地	
94	VDD	电源（3.3V）	
95	DrB7	数字信号输出（红基色）	
96	DrB6	数字信号输出（红基色）	
97	DrB5	数字信号输出（红基色）	
98	DrB4	数字信号输出（红基色）	
99	DrB3	数字信号输出（红基色）	
100	DrB2	数字信号输出（红基色）	
101	DrB1	数字信号输出（红基色）	
102	DrB0	数字信号输出（红基色）	
103	GND	地	
104	VDD	电源（3.3V）	
105	DrA7	数字信号输出（红基色）	
106	DrA6	数字信号输出（红基色）	
107	DrA5	数字信号输出（红基色）	
108	DrA4	数字信号输出（红基色）	
109	DrA3	数字信号输出（红基色）	
110	DrA2	数字信号输出（红基色）	
111	DrA1	数字信号输出（红基色）	
112	DrA0	数字信号输出（红基色）	
113	GND	地	
114	VDD	电源（3.3V）	
115	DATACK	数据时钟输出	
116	$\overline{\text{DATACK}}$	数据时钟输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
117	HSOUT	行同步信号输出	
118	SOGOUT	绿同步信号输出	
119	GND	地	
120	VDD	电源（3.3V）	
121	GND	地	该集成电路为模数转换器，采用MQFP-128 封装，应用电路见附图2-292（以应用在上广电 LCD1703液晶电视上为例）
122	GND	地	
123	GND	地	
124	VD	电源（3.3V）	
125	$\overline{\text{PWRDN}}$	掉电控制	
126	REF_OUT	参考输出	
127	REF_IN	参考输入	
128	VD	电源（3.3V）	

（338）MAP4400A-QA-B2-501-T

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	
2	I2C_CL	I^2C 总线时钟	
3	I2C_DA	I^2C 总线数据	
4	I2S_CL	I^2S 时钟	
5	I2S_WS	I^2S 字选择	
6	I2S_DATA_OUT	I^2S 数据输出	
7	I2S_DA_IN1	I^2S 数据输入	
8	I2S_DEL_IN	I^2S 延时线总线数据输入	
9	I2S_DEL_OUT	I^2S 延时线总线数据输出	
10	I2S_DEL_WS	I^2S 延时线总线字选择	
11	I2S_DEL_WS	I^2S 延时线总线字选择	
12	DVSUP	电源	
13	DVSUP	电源	
14	DVSS	地	
15	DVSS	地	
16	DVSS	地	
17	I2S_DA_IN2	I^2S 数据输入	
18	NC	空脚	该集成电路为数字音频处理器，应用电路见附图 2-293（以应用在索尼 KDL-40V2500 液晶电视上为例）
19	I2S_CL3	I^2S 时钟	
20	I2S_WS3	I^2S 字选择	
21	RESETQ	复位	
22	I2S_DA_IN3	I^2S 数据输入	
23	I2S_DA_IN4	I^2S 数据输入	
24	DACA_R	右声道音频输入	
25	DACA_L	左声道音频输入	
26	VREF2	参考电压	
27	DACM_R	右声道音频输入	
28	DACM_L	左声道音频输入	
29	DACM_C	中心输出	
30	DACM_SUB	重低音输出	
31	DACM_SR	环绕声输出（右声道）	
32	DACM_SL	环绕声输出（左声道）	
33	SC2_OUT_R	SCART 输出（右声道）	
34	SC2_OUT_L	SCART 输出（左声道）	
35	VREF1	参考电压	
36	SC1_OUT1_R	SCART 输出（右声道）	
37	SC1_OUT_L	SCART 输出（左声道）	
38	CAPL_A	音量电容（副）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
39	AHVSUP	模拟电源	
40	CAPL_M	音量电容（主）	
41	SC3_OUT_R	SCART 输出（右声道）	
42	SC3_OUT_L	SCART 输出（左声道）	
43	AHVSS	模拟地	
44	AHVSS	模拟地	
45	AGNDC	模拟参考电压	
46	NC	空脚	
47	SC4_IN_L	SCART 输入（左声道）	
48	SC4_IN_R	SCART 输入（右声道）	
49	ASG	模拟屏蔽地	
50	SC3_IN_L	SCART 输入（左声道）	
51	SC3_IN_R	SCART 输入（右声道）	
52	ASG	模拟屏蔽地	
53	SC2_IN_L	SCART 输入（左声道）	
54	SC2_IN_R	SCART 输入（右声道）	
55	ASG	模拟屏蔽地	
56	SC1_IN_L	SCART 输入（左声道）	
57	SC1_IN_R	SCART 输入（右声道）	
58	VREFTOP	中频模/数转换器参考电压	该集成电路为数字音频处理器，应用电路见附图 2-293（以应用在索尼 KDL-40V2500 液晶电视上为例）
59	SC5_IN_L	SCART 输入（左声道）	
60	SC5_IN_R	SCART 输入（右声道）	
61	AVSS	模拟地	
62	AVSS	模拟地	
63	NC	空脚	
64	NC	空脚	
65	AVSUP	模拟电源	
66	AVSUP	模拟电源	
67	ANA_IN1+	中频输入（正）	
68	ANA_IN1−	中频输入（负）	
69	ANA_IN2+	中频输入（正）	
70	TESTEN	测试	
71	XTAL_IN	晶体振荡器输入（18.432MHz）	
72	XTAL_OUT	晶体振荡器输出（18.432MHz）	
73	TP	测试	
74	AUD_CL_OUT	音频时钟输出	
75	NC	空脚	
76	SPDIF_OUT	数字音频信号输出	
77	D_CTR_I/O_1	数字控制输入与输出	
78	D_CTR_I/O_0	数字控制输入与输出	
79	ADR_SEL	I^2C 总线地址选择	
80	STANDBYQ	待机（低态有效）	

（339）MAX15023ETG

引脚号	引脚符号	引 脚 功 能	备　注
1	FB1	调节器 1 的反馈输入	
2	EN1	调节器 1 的高电平有效使能输入	
3	EN2	调节器 2 的高电平有效使能输入	MAX15023 为双通道同步降压控制器，应用在机顶盒、LCD TV 的二次变换电源、交换机/路由器等领域。应用电路见附图 2-294（以应用在 LG 55LX6500-CA 液晶电视上为例）
4	PGOOD1	通道 1 的电源就绪指示输出（开漏极）	
5	DL1	调节器 1 的低边栅极驱动器输出	
6	PGND1	低边栅极驱动器电源返回端（调节器 1）	
7	LX1	调节器 1 的外部电感连接	
8	BST1	调节器 1 的自举飞电容连接端	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
9	DH1	调节器 1 的高边栅极驱动器输出	MAX15023 为双通道同步降压控制器，应用在机顶盒、LCD TV 的二次变换电源、交换机/路由器等领域。应用电路见附图 2-294（以应用在 LG 55LX6500-CA 液晶电视上为例）
10	DH2	调节器 2 的高边栅极驱动器输出	
11	BST2	调节器 2 的自举飞电容连接端	
12	LX2	调节器 2 的外部电感连接	
13	PGND2	低边栅极驱动器电源返回端（调节器 2）	
14	DL2	调节器 2 的低边栅极驱动器输出	
15	PGOOD2	通道 2 的电源就绪指示输出（漏极开路）	
16	VCC	内部 5.2V 线性稳压器输出	
17	FB2	调节器 2 的反馈输入	
18	COMP2	调节器 2 的补偿	
19	RT	振荡器定时电阻输入	
20	SGND	信号地	
21	IN	内部 VCC 稳压器输入	
22	LIM2	调节器 2 的限流调节	
23	LIM1	调节器 1 的限流调节	
24	COMP1	调节器 1 的补偿	

（340）MAX1512、 MAX1512ETA

引脚号	引脚符号	引 脚 功 能	备 注
1	OUT	可调吸收电流输出	1. 封装：采用 8 脚 TDFN 封装 2. 用途：E^2PROM 可编程 TFT VCOM 校准器 3. 应用领域：LCD 面板、LCD 显示器、LCD TV、监视器、笔记本电脑 4. 关键参数：逻辑电源电压（VDD）范围为 2.6～3.6V、模拟电源电压范围为（AVDD ）4.5～20V 5. 内部框图见附图 2-295
2	AVDD	高压模拟电源	
3	NC	空脚	
4	GND	地	
5	VDD	电源	
6	CTL	公共电压调整与 E^2PROM 编程控制	
7	CE	控制接口使能	
8	SET	吸收电流调节输入	

（341）MAX1513

引脚号	引脚符号	引 脚 功 能	备 注
1	REF	内部参考	1. 采用 4mm×4mm 20 引脚薄型 QFN 封装 2. 用途：TFT-LCD 的电源控制器，为有源矩阵薄膜晶体管（TFT）液晶显示器（LCD）提供完备的电源方案 3. 应用领域：汽车显示器、LCD 显示器和 TV、笔记本电脑显示器 4. 关键参数：输入电源电压范围为 2.7～5.5V 5. 内部结构框图见附图 2-296
2	$\overline{\text{SDFR}}$	LCD 停机与频率选择输入	
3	FBPB	缓冲放大器非反相输入	
4	OUTB	缓冲放大器输出	
5	SUPB	缓冲放大器电源输入	
6	FBN	栅极关闭线性稳压器反馈输入	
7	DEL	延迟控制定时电容器	
8	DRVN	内部场效应晶体管漏极开路基极驱动	
9	DRVL	逻辑线性稳压器基极驱动	
10	FBL	逻辑线性稳压器反馈输入	
11	DRVG	伽马线性稳压器基极驱动	
12	FBG	伽马线性稳压器反馈输入	
13	FBP	栅极导通线性稳压器反馈输入	
14	DRVP	栅极导通线性稳压器基极驱动	
15	GND	地	
16	GATE	外部场效应晶体管门驱动	
17	IN	电源输入	
18	CS+	电流检测比较非反相输入	
19	CS−	电流检测比较反相输入	
20	FB	主升压稳压器反馈输入	

（342）MAX1514

引脚号	引脚符号	引 脚 功 能	备　　注
1	REF	内部参考	1. 采用 4mm×4mm 20 引脚薄型 QFN 封装 2. 用途：TFT-LCD 的电源控制器，为有源矩阵薄膜晶体管（TFT）液晶显示器（LCD）提供完备的电源方案 3. 应用领域： 汽车显示器、LCD 显示器和 TV、笔记本电脑显示器 4. 关键参数：输入电源电压范围为 2.7～5.5V 5. 内部结构框图见附图 2-297
2	$\overline{\text{SDFR}}$	LCD 停机与频率选择输入	
3	NC	空脚	
4	NC	空脚	
5	NC	空脚	
6	FBN	栅极关闭线性稳压器反馈输入	
7	DEL	延迟控制定时电容器	
8	DRVN	内部场效应晶体管漏极开路基极驱动	
9	DRVL	逻辑线性稳压器基极驱动	
10	FBL	逻辑线性稳压器反馈输入	
11	NC	空脚	
12	NC	空脚	
13	FBP	栅极导通线性稳压器反馈输入	
14	DRVP	栅极导通线性稳压器基极驱动	
15	GND	地	
16	GATE	外部场效应晶体管门驱动	
17	IN	电源输入	
18	CS+	电流检测比较非反相输入	
19	CS−	电流检测比较反相输入	
20	FB	主升压稳压器反馈输入	

（343）MAX1530

引脚号	引脚符号	引 脚 功 能	备　　注
1	DRV2	伽马线性稳压器基极驱动	1. 封装：采用 32 脚 QFN 封装 2. 用途：多输出电源控制器，为薄膜晶体管（TFT）液晶显示器（LCD）提供所有电源 3. 应用领域： 汽车 LCD、LCD 显示器和 TV 4. 关键参数：运行输入电压范围为 4.5～28V、静态电源电流为 1.7～3mA
2	FBL2	伽马线性稳压器反馈输入	
3	FBL3	栅极导通线性稳压器反馈输入	
4	DRV3	栅极导通线性稳压器基极驱动	
5	NC	空脚	
6	NC	空脚	
7	NC	空脚	
8	NC	空脚	
9	NC	空脚	
10	NC	空脚	
11	RSTIN	可调复位输入	
12	RESET	漏极开路复位输出	
13	COMP	降压稳压器补偿输入	
14	FB	降压稳压器反馈输入	
15	ILIM	降压稳压器电流限制控制输入	
16	ONL2	伽马线性稳压器使能输入	
17	ONL3	伽马线性稳压器使能输入	
18	NC	空脚	
19	NC	空脚	
20	PGND	电源地	
21	DL	低边门驱动输出	
22	LX	降压稳压器电流检测输入	
23	DH	高边门驱动输出	
24	BST	高边门驱动降压稳压器自举电容器连接	
25	SEQ	序列控制输入	
26	FREQ	振荡器频率选择输入	
27	IN	主电压输入	
28	VL	内部线性稳压器输出	
29	AGND	模拟地	
30	EN	使能输入	
31	FBL1	低电压逻辑线性稳压器反馈输入	
32	DRV1	低电压逻辑线性稳压器基极驱动	

（344）MAX1531

引脚号	引脚符号	引 脚 功 能	备　　注
1	DRV2	伽马线性稳压器基极驱动	
2	FBL2	伽马线性稳压器反馈输入	
3	FBL3	栅极导通线性稳压器反馈输入	
4	DRV3	栅极导通线性稳压器基极驱动	
5	CSH	过电流保护正输入	
6	CSL	过电流保护负输入	
7	FBL4	源驱动线性稳压器反馈输入	
8	DRV4	源驱动线性稳压器基极驱动	
9	FBL5	栅极关闭线性稳压器反馈输入	
10	DRV5	栅极关闭线性稳压器基极驱动	
11	RSTIN	可调复位输入	
12	RESET	漏极开路复位输出	1. 封装：采用 32 脚 QFN 封装 2. 用途：多输出电源控制器，为薄膜晶体管（TFT）液晶显示器（LCD）提供所有电源 3. 应用领域： 汽车 LCD、LCD 显示器和 TV 4. 关键参数：运行输入电压范围为 4.5～28V、静态电源电流为 1.7～3mA 5. 引脚排列及内部框图见附图 2-298
13	COMP	降压稳压器补偿输入	
14	FB	降压稳压器反馈输入	
15	ILIM	降压稳压器电流限制控制输入	
16	ONL2	伽马线性稳压器使能输入	
17	ONL3	伽马线性稳压器使能输入	
18	ONL4	源驱动线性稳压器使能输入	
19	ONL5	栅极关闭线性稳压器使能输入	
20	PGND	电源地	
21	DL	低边门驱动输出	
22	LX	降压稳压器电流检测输入	
23	DH	高边门驱动输出	
24	BST	高边门驱动降压稳压器自举电容器连接	
25	SEQ	序列控制输入	
26	FREQ	振荡器频率选择输入	
27	IN	主电压输入	
28	VL	内部线性稳压器输出	
29	AGND	模拟地	
30	EN	使能输入	
31	FBL1	低电压逻辑线性稳压器反馈输入	
32	DRV1	低电压逻辑线性稳压器基极驱动	

（345）MAX1644EAE

引脚号	引脚符号	引 脚 功 能	备　　注
1	$\overline{\text{SHDN}}$	停机控制输入	MAX1644 是恒定关断时间 PWM 降压型 DC-DC 转换器，采用 16 脚 SSOP 封装，应用电路见附图 2-299（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	IN	电源电压输入	
3	LX	连接 PMOS 功率开关和 NMOS 同步整流开关的漏极	
4	IN	电源电压输入	
5	SS	软启动	
6	COMP	积分器补偿	
7	TOFF	关断时间选择输入	
8	FB	反馈输入（为两个预置输出和可调输出工作模式）	
9	GND	地	
10	REF	参考输出	
11	FBSEL	反馈选择输入	
12	VCC	电源	
13	PGND	地	
14	LX	连接 PMOS 功率开关和 NMOS 同步整流开关的漏极	
15	PGND	地	
16	LX	连接 PMOS 功率开关和 NMOS 同步整流开关的漏极	

（346）MAX16801A、 MAX16801B、 MAX16802A、 MAX16802B

引脚号	引脚符号	引 脚 功 能	备 注
1	UVLO/EN	外部可编程欠压锁定	1. 封装：采用 8 脚 μ MAX 封装 2. 用途：离线式、DC-DC PWM 控制器，用于高亮度 LED 驱动器 3. 应用领域：商业与工业照明、装饰灯与建筑照明、离线式 DC-DC LED 驱动器、RGB 背光，用于 LCD TV 和显示器 4. 关键参数：MAX16801 非常适用于通用输入（AC85～265V 整流电压输入） LED 驱动器，MAX16802 适用于低输入电压（DC10.8～24V）LED 驱动器、最大功耗为 362mW、输入电压范围为 10.8～24V 5. 内部框图见附图 2-300
2	DIM/FB	低频 PWM 亮度调节输入/误差放大器反相输入	
3	COMP	误差放大器输出	
4	CS	电流检测	
5	GND	地	
6	NDRV	外部场效应晶体管栅极连接	
7	VCC	电源	
8	IN	输入	

（347）MAX16809

引脚号	引脚符号	引 脚 功 能	备 注
1	NC	空脚	1. 封装：采用 5mm×7mm 热增强型、38 引脚 TQFN 封装 2. 用途：集成 16 通道 LED 驱动器，具有开关模式 boost 及 SEPIC 控制器 3. 应用领域：笔记本电脑与台式机 LED 背光、LCD TV LED 背光、工业与医疗设备显示器、汽车导航、平面及信息终端显示器、环境照明、状态指示及装饰灯 4. 关键参数：工作在−40～+125℃温度范围、V_{REF} 输出电压为 4.95～5～5.05V、V_{FB} 输入电压为 2.45～2.5～2.55V、V_{CC_START}（启动电压阈值）电压为 7.98～8.4～8.82V、V_{CC_MIN}（最低开启工作电压）电压为 7.1～7.6～8V、工作电源电压 V_+为 3～5.5V 5. 内部结构框图见附图 2-301
2	FB	误差放大器反相输入	
3	COMP	误差放大器输出	
4	OUT8	LED 驱动器输出	
5	OUT9	LED 驱动器输出	
6	OUT10	LED 驱动器输出	
7	OUT11	LED 驱动器输出	
8	OUT12	LED 驱动器输出	
9	OUT13	LED 驱动器输出	
10	OUT14	LED 驱动器输出	
11	OUT15	LED 驱动器输出	
12	$\overline{OE}$	低电平有效输出使能控制	
13	DOUT	串行数据输出	
14	SET	LED 电流设置	
15	V+	LED 驱动器正电源	
16	PGND	电源	
17	PGND	电源	
18	DIN	串行数据输入	
19	CLK	串行时钟输入	
20	LE	锁存器使能输入	
21	OUT0	LED 驱动器输出	
22	OUT1	LED 驱动器输出	
23	OUT2	LED 驱动器输出	
24	OUT3	LED 驱动器输出	
25	OUT4	LED 驱动器输出	
26	OUT5	LED 驱动器输出	
27	OUT6	LED 驱动器输出	
28	OUT7	LED 驱动器输出	
29	RTCT	PWM 控制器定时电阻电容	
30	CS	PWM 控制器电流检测输入	
31	NC	空脚	
32	NC	空脚	
33	AGND	模拟地	
34	OUT	场效应晶体管驱动器输出	
35	VCC	电源	
36	NC	空脚	
37	REF	参考输出	
38	NC	空脚	

（348）MAX16810

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	1. 封装：采用 5mm×7mm 热增强型、38 引脚 TQFN 封装 2. 用途：集成 16 通道 LED 驱动器，具有开关模式 boost 及 SEPIC 控制器 3. 应用领域： 笔记本电脑与台式机 LED 背光、LCD TV LED 背光、工业与医疗设备显示器、汽车导航、平面及信息终端显示器、环境照明、状态指示及装饰灯 4. 关键参数：工作在−40～+125℃温度范围、V_{REF} 输出电压为 4.95～5～5.05V、V_{FB} 输入电压为 2.45～2.5～2.55V、V_{CC_START}（启动电压阈值）电压为 7.98～8.4～8.82V、V_{CC_MIN}（最低开启工作电压）电压为 7.1～7.6～8V、工作电源电压 V_+为 3～5.5V 5. 内部结构框图见附图 2-302
2	FB	误差放大器反相输入	
3	COMP	误差放大器输出	
4	OUT8	LED 驱动器输出	
5	OUT9	LED 驱动器输出	
6	OUT10	LED 驱动器输出	
7	OUT11	LED 驱动器输出	
8	OUT12	LED 驱动器输出	
9	OUT13	LED 驱动器输出	
10	OUT14	LED 驱动器输出	
11	OUT15	LED 驱动器输出	
12	$\overline{OE}$	低电平有效输出使能控制	
13	DOUT	串行数据输出	
14	SET	LED 电流设置	
15	V+	LED 驱动器正电源	
16	PGND	电源	
17	PGND	电源	
18	DIN	串行数据输入	
19	CLK	串行时钟输入	
20	LE	锁存器使能输入	
21	OUT0	LED 驱动器输出	
22	OUT1	LED 驱动器输出	
23	OUT2	LED 驱动器输出	
24	OUT3	LED 驱动器输出	
25	OUT4	LED 驱动器输出	
26	OUT5	LED 驱动器输出	
27	OUT6	LED 驱动器输出	
28	OUT7	LED 驱动器输出	
29	RTCT	PWM 控制器定时电阻电容	
30	CS	PWM 控制器电流检测输入	
31	NC	空脚	
32	NC	空脚	
33	AGND	模拟地	
34	OUT	场效应晶体管驱动器输出	
35	VCC	电源	
36	NC	空脚	
37	REF	参考输出	
38	NC	空脚	

（349）MAX16818

引脚号	引脚符号	引 脚 功 能	备　　注
1	PGND	电源地	1. 封装：采用带裸露焊盘的、无铅、0.8mm 厚、5mm×5mm 28 引脚 TQFN 封装 2. 用途：1.5MHz、30A 高效 LED 驱动器，可快速响应 LED 脉动电流 3. 应用领域：便携式和袖珍投影仪、LCD TV 与显示器背光、前面板投影仪/背投电视、汽车、公共汽车/卡车外灯、汽车紧急照明与信号灯 4. 关键参数：工作在较宽的 4.75～5.5V 或 7～28V 输入电压范围、开关频率范围较宽，可高达 1.5MHz 5. 内部结构框图见附图 2-303
2	NC	空脚	
3	DL	低边门驱动输出	
4	BST	升压快速电容器连接	
5	LX	高边场效应晶体管源极连接	
6	DH	高边门驱动输出	
7	NC	空脚	
8	SGND	信号地	
9	CLKOUT	振荡器输出	
10	PGOOD	标准电源输出	
11	EN	使能输出	
12	RT/SYNC	开关频率编程/芯片使能输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
13	V_IOUT	电压源输出	1. 封装：采用带裸露焊盘的、无铅、0.8mm 厚、5mm×5mm 28 引脚 TQFN 封装 2. 用途：1.5MHz、30A 高效 LED 驱动器，可快速响应 LED 脉动电流 3. 应用领域：便携式和袖珍投影仪、LCD TV 与显示器背光、前面板投影仪/背投电视、汽车、公共汽车/卡车外灯、汽车紧急照明与信号灯 4. 关键参数：工作在较宽的 4.75～5.5V 或 7～28V 输入电压范围、开关频率范围较宽，可高达 1.5MHz 5. 内部结构框图见附图 2-303
14	LIM	电流限制设置输入	
15	OVI	过电压保护	
16	CLP	电流误差放大器输出	
17	EAOUT	电压误差放大器输出	
18	EAN	电压误差放大器反相输入	
19	DIFF	差分远程检测放大器输出	
20	CSN	电流检测差分放大器负输入	
21	CSP	电流检测差分放大器正输入	
22	SGND	信号地	
23	SENSE−	LED 电流检测差分负输入	
24	SENSE+	LED 电流检测差分正输入	
26	IN	电源电压连接	
27	VCC	电源	
28	VDD	电源	

（350）MAX16821、MAX16821A、MAX16821B、MAX16821C

引脚号	引脚符号	引 脚 功 能	备　　注
1	PGND	电源地	1. 封装：采用 28 脚 TQFN 封装 2. 用途：大功率、同步整流 HB LED 驱动器，可快速响应脉冲电流 3. 应用领域： 汽车紧急照明与信号灯、汽车外部照明、前面板投影仪/背投电视、LCD TV 与显示器背光、便携式和袖珍投影仪 4. 关键参数：4.75～5.5V 或 7～28V 的输入电压范围、−40～+125℃工作温度范围 5. 内部框图见附图 2-304
2	NC	空脚	
3	DL	低边门驱动输出	
4	BST	升压快速电容器连接	
5	LX	高边场效应晶体管源极连接	
6	DH	高边门驱动输出	
7	NC	空脚	
8	SGND	信号地	
9	CLKOUT	振荡器输出	
10	MODE	降压/升压模式选择输入	
11	EN	输出使能	
12	RT/SYNC	开关频率编程/同步信号	
13	OUTV	电感电流检测输出	
14	IC	内部连接	
15	OVI	过电压保护	
16	CLP	电流误差放大器输出	
17	EAOUT	电压误差放大器输出	
18	EAN	电压误差放大器反相输入	
19	DIFF	差分远程检测放大器输出	
20	CSN	电流检测差分放大器负输入	
21	CSP	电流检测差分放大器正输入	
22	SGND	信号地	
23	SENSE−	LED 电流检测差分负输入	
24	SENSE+	LED 电流检测差分正输入	
25	SGND	信号地	
26	IN	电源电压输入	
27	VCC	内部+5V 稳压输出	
28	VDD	低边驱动电源电压	

（351）MAX17014

引脚号	引脚符号	引 脚 功 能	备　注
1	POS1	运算放大器非反相输入	
2	OUT1	运算放大器输出	
3	THR	低电平调整点输入	
4	MODE	高压开关控制块模式选择输入	
5	CTL	高压开关控制模块定时控制输入	
6	DLP	栅极导通输出使能	
7	DRN	内部高压场效应晶体管漏极输入	
8	GON	内部高压场效应晶体管开关栅极导通	
9	SRC	内部高压场效应晶体管源极输入	
10	FBP	正电荷泵稳压器反馈输入	
11	CPGND	电荷泵与降压稳压电源地	
12	DRVP	正电荷泵驱动器输出	
13	SUP	电荷泵驱动器电源输入	
14	DRVN	负电荷泵驱动器输出	
15	GND	地	
16	FBN	负电荷泵稳压器反馈输入	
17	REF	参考输出	
18	DEL1	负电荷泵延迟输入	
19	NC	空脚	1. 封装：采用 48 脚、7mm×7mm 薄型 QFN 封装 2. 用途：低成本多输出电源 3. 应用领域：LCD 监视器面板表、LCD TV 板 4. 关键参数：工作在−40～+85℃温度范围、工作于 8～16.5V 输入电压范围、可选择工作频率（600kHz/1.2MHz）、±150mA 短路电流、100V/μs 摆率、−3dB 带宽为 20MHz 5. 典型应用电路见附图 2-305
20	OUT	降压稳压器电压检测输出	
21	FB2	降压稳压反馈输入	
22	BST	降压稳压自举电容器连接	
23	LX2	降压稳压交换节点	
24	LX2	降压稳压交换节点	
25	IN2	降压稳压电源输入	
26	IN2	降压稳压电源输入	
27	VIN	线性稳压器输入	
28	FSEL	频率选择	
29	DEL2	升压稳压器与正电荷泵延迟输入	
30	VL	线性稳压器输出	
31	COMP	升压误差放大器补偿	
32	EN2	升压正电荷泵稳压器使能输入	
33	EN1	升压负电荷泵稳压器使能输入	
34	GND	地	
35	GND1	地	
36	GND1	地	
37	LX1	升压稳压器场效应晶体管漏极开关节点	
38	LX1	升压稳压器场效应晶体管漏极开关节点	
39	SWI	升压稳压器内部场效应晶体管源极开关输入	
40	SUI	升压稳压器内部场效应晶体管门开关输入	
41	FB1	升压稳压器反馈输入	
42	SWO	升压稳压器内部场效应晶体管开关漏极输出	
43	OVIN	运算放大器电源输入	
44	NEG2	运算放大器反相输入	
45	POS2	运算放大器非反相输入	
46	OUT2	运算放大器输出	
47	OGND	运算放大器电源地	
48	NEG1	运算放大器反相输入	

（352）MAX17075

引脚号	引脚符号	引 脚 功 能	备　注
1	POS	运算放大器非反相输入	1. 封装：采用 24 脚 TQFN 封装 2. 用途：集成了电荷泵、开关控制和大电流运算放大器的升压调节器 3. 应用领域：LCD 显示器面板、LCD TV、笔记本电脑显示器 4. 关键参数：2.5～5.5V 输入工作电压范围、1.2MHz 开关频率、±500mA 输出短路电流 5. 内部框图见附图 2-306
2	NEG	运算放大器反相输入	
3	OUT	运算放大器输出	
4	BGND	运算放大器地	
5	SUP	运算放大器与电荷泵电源输入	
6	DRVP	正电荷泵驱动器输出	
7	DRVN	负电荷泵驱动器输出	
8	CTL	高压开关控制输入	
9	RST	复位输出	
10	FBP	正电荷泵稳压器反馈输入	
11	FBN	负电荷泵稳压器反馈输入	
12	REF	参考输出	
13	VCC	电源	
14	AGND	模拟地	
15	RSTIN	复位输入	
16	COMP	误差放大器补偿	
17	FB	升压调节器反馈输入	
18	PGND	电源地	
19	PGND	电源地	
20	LX	升压调节器开关节点	
21	DRN	内部高压场效应晶体管漏极输入	
22	COM	内部高压场效应晶体管开关公共终端	
23	SRC	内部高压场效应晶体管源极输入	
24	DEL	高压开关延迟输入	

（353）MAX17108

引脚号	引脚符号	引 脚 功 能	备　注
1	A9	电平转换器逻辑电平输入	该集成电路为 10 通道高压扫描驱动器和 VCOM 放大器，用于 TFT LCD 板。采用 28 引脚（5mm × 5mm）无铅薄型 QFN 封装，应用在 LCD 监视器、LCD TV 上
2	A8	电平转换器逻辑电平输入	
3	A7	电平转换器逻辑电平输入	
4	A6	电平转换器逻辑电平输入	
5	A5	电平转换器逻辑电平输入	
6	A4	电平转换器逻辑电平输入	
7	A3	电平转换器逻辑电平输入	
8	A2	电平转换器逻辑电平输入	
9	A1	电平转换器逻辑电平输入	
10	GON1	栅极导通电源输入 1	
11	GOFF	栅极关断电源输入	
12	GON2	栅极导通电源输入 2	
13	Y1	电平转换器输出	
14	Y2	电平转换器输出	
15	Y3	电平转换器输出	
16	Y4	电平转换器输出	
17	Y5	电平转换器输出	
18	Y6	电平转换器输出	
19	Y7	电平转换器输出	
20	Y8	电平转换器输出	
21	Y9	电平转换器输出	
22	Y10	电平转换器输出	
23	GND	地	
24	AVDD	电源	
25	VCOM	运算放大器输出	
26	NEG	运算放大器负输入	
27	POS	运算放大器正输入	
28	A10	电平转换器逻辑电平输入	

（354）MAX17113

引脚号	引脚符号	引 脚 功 能	备 注
1	THR	GON 低级别的调节设定点输入	该集成电路是由 Maxim 推出完全集成的 PMIC，极大地减少了 LCD TV 的方案尺寸和成本，它集成了升压调节器、降压调节器、可调节的正、负电压电荷泵调节器以及 P 沟道 MOSFET 开关。采用 5mm×5mm、40 引脚 TQFN 封装，工作在−40～+85℃扩展级温度范围。应用在 LG55LD650 液晶电视上，其典型应用电路见附图 2-307
2	DRVP	正电荷泵驱动器输出	
3	GND2	地	
4	SRC	开关输入	
5	GON	内部高压 MOSFET 开关公共端	
6	DRN	开关输入	
7	MODE	高压开关控制块模式选择或定时调节输入	
8	DLP	GON 输出使能	
9	FBP	正电荷泵调节器反馈输入	
10	GPGND	地	
11	CTL	高压开关控制模块时序控制输入	
12	DRVN	负电荷泵驱动输出	
13	AGND	模拟地	
14	FBN	负电荷泵调节器反馈输入	
15	REF	参考输出	
16	DEL1	负电荷泵延迟输入	
17	FB2	降压稳压器反馈输入	
18	BST	降压稳压器自举电容	
19	LX2	降压稳压器开关节点	
20	LX2	降压稳压器开关节点	
21	OUT	降压稳压器输出电压检测输入	
22	IN2	降压稳压器电源输入	
23	IN2	降压稳压器电源输入	
24	VIN	内部 5V 线性稳压器的输入和启动电路	
25	FSEL	频率选择	
26	EN1	降压和负电荷泵调节器的使能输入	
27	DEL2	升压型稳压器和正电荷泵延迟输入	
28	VL	内部 5V 线性稳压器输出	
29	EN2	升压和正电荷泵调节器的使能输入	
30	PGND	地	
31	PGND	地	
32	LX1	升压稳压器的功率 MOSFET N 沟道漏极和开关节点	
33	LX1	升压稳压器的功率 MOSFET N 沟道漏极和开关节点	
34	SWI	升压型稳压器内部 PMOS 旁路开关源输入	
35	SWO	升压型稳压器内部 PMOS 旁路开关源输出	
36	FB1	升压稳压器反馈输入	
37	COMP	升压误差放大器补偿	
38	PGOOD	开漏电源正常输出	
39	CRST	电源正常复位定时	
40	AGND	地	

（355）MAX17119DS

引脚号	引脚符号	引 脚 功 能	备 注
1	A9	电平转换器逻辑电平输入	该集成电路为带有 GPM 功能的 10 通道扫描驱动器，采用 28 引脚、5mm×5mm 薄型 QFN 封装，具有 0.8mm 最大厚度，适用于薄型 LCD 面板。应用电路见附图 2-308（以应用在 LG55LD650 液晶电视上为例）
2	A8	电平转换器逻辑电平输入	
3	A7	电平转换器逻辑电平输入	
4	A6	电平转换器逻辑电平输入	
5	A5	电平转换器逻辑电平输入	
6	A4	电平转换器逻辑电平输入	
7	A3	电平转换器逻辑电平输入	
8	A2	电平转换器逻辑电平输入	
9	A1	电平转换器逻辑电平输入	
10	GON1	栅极导通电源输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
11	GOFF	栅极关断电源输入	该集成电路为带有 GPM 功能的 10 通道扫描驱动器，采用 28 引脚、5mm×5mm 薄型 QFN 封装，具有 0.8mm 最大厚度，适用于薄型 LCD 面板。应用电路见附图 2-308（以应用在 LG55LD650 液晶电视上为例）
12	GON2	栅极导通电源输入	
13	Y1	电平转换器输出	
14	Y2	电平转换器输出	
15	Y3	电平转换器输出	
16	Y4	电平转换器输出	
17	Y5	电平转换器输出	
18	Y6	电平转换器输出	
19	Y7	电平转换器输出	
20	Y8	电平转换器输出	
21	Y9	电平转换器输出	
22	YDCHG	电平转换器输出（为放电功能）	
23	GND	地	
24	RE	电阻连接输入（GPM 功能）	
25	FLK3	GPM 控制输入（电平转换器输出 Y3 和 Y6）	
26	FLK2	GPM 控制输入（电平转换器输出 Y2 和 Y5）	
27	FLK1	GPM 控制输入（电平转换器输出 Y1 和 Y4）	
28	VSENSE	输入电压检测（为电压检测器）	

（356）MAX17126B

引脚号	引脚符号	引 脚 功 能	备　　注
1	VREF_I	伽马参考输入	该集成电路是带有 VCOM 放大器和高压伽马参考的多通道电源，用于 LCD TV。采用 48 引脚（7mm×7mm 的）TQFN 封装，电源电压范围 8.0～16.5V，可选择工作频率（500kHz/750kHz）。典型应用电路见附图 2-309
2	VOP	运算放大器电源	
3	OGND	运算放大器地	
4	OPP	运算放大器同相输入	
5	OPN	运算放大器反相输入	
6	OPO	运算放大器输出	
7	XAO	电压检测器输出	
8	GVOFF	高压开关控制模块定时控制输入	
9	EN	使能输入	
10	FB2	降压稳压器反馈输入	
11	OUT	降压稳压器输出电压检测	
12	NC	空脚	
13	LX2	降压稳压器的开关节点	
14	LX2	降压稳压器的开关节点	
15	BST	降压稳压器自举电容连接	
16	IN2	降压稳压电源输入	
17	IN2	降压稳压电源输入	
18	GND	地	
19	VDET	电压检测输入	
20	INVL	内部 5V 线性稳压器和启动电路的电源	
21	VL	内部 5V 线性稳压器输出	
22	FSEL	频率选择	
23	CLIM	升压电流限制设置输入	
24	SS	软启动输入	
25	LX1	升压稳压器的 N 沟道功率 MOSFET 的漏极和开关节点	
26	LX1	升压稳压器的 N 沟道功率 MOSFET 的漏极和开关节点	
27	PGND	升压稳压器的电源接地	
28	PGND	升压稳压器的电源接地	
29	GD_I	升压型稳压器通过外部 pMOS 开关源极输入	
30	GD	升压型稳压器通过外部 pMOS 开关栅极输入	
31	FB1	升压稳压器反馈输入	
32	COMP	升压稳压器的误差放大器补偿	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
33	THR	VGHM 低级别的调节设定点输入	该集成电路是带有 VCOM 放大器和高压伽马参考的多通道电源，用于 LCD TV。采用 48 引脚（7mm×7mm 的）TQFN 封装，电源电压范围 8.0～16.5V，可选择工作频率（500kHz/750kHz）。典型应用电路见附图 2-309
34	SUPP	正电荷泵驱动器电源	
35	GPGND	电荷泵和降压电源接地	
36	DRVP	正电荷泵驱动器输出	
37	DLY1	高压开关阵列延迟输入	
38	FBP	正电荷泵调节器反馈输入	
39	VGH	开关输入	
40	VGHM	内部高压 MOSFET 开关公共端	
41	DRN	开关输出	
42	SUPN	负电荷泵驱动器电源	
43	DRVN	负电荷泵驱动器输出	
44	GND	地	
45	FBN	负电荷泵调节器反馈输入	
46	REF	参考输出	
47	VREF_FB	伽马参考反馈输入	
48	VREF_O	伽马参考输出	

（357）MAX1809EEE

引脚号	引脚符号	引 脚 功 能	备　　注
1	SHDN	停机控制输入	该集成电路为 3A/1MHz 的 DDR 存储器终端电源，应用电路见附图 2-310（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	IN	电源电压输入	
3	LX	连接 PMOS 功率开关和 NMOS 同步整流开关的漏极	
4	IN	电源电压输入	
5	SS	软启动	
6	EXTREF	外部参考输入	
7	TOFF	关断时间选择输入	
8	FB	反馈输入	
9	GND	地	
10	REF	参考输出	
11	GND	地	
12	VCC	电源	
13	PGND	地	
14	LX	连接 PMOS 功率开关和 NMOS 同步整流开关的漏极	
15	PGND	地	
16	LX	连接 PMOS 功率开关和 NMOS 同步整流开关的漏极	

（358）MAX232A

引脚号	引脚代码	引 脚 功 能	备　　注
1	C1P	接泵电路电容（正）	该集成电路为双组驱动器/接收器，应用在海信 TLM3766、TLM3788、TLM3777、TLM4077、TLM4277 液晶电视上。应用电路见附图 2-311（以应用在海信 TLM4277 液晶电视上为例）
2	VP	泵电路充电电源（正）	
3	C1M	接泵电路电容（负）	
4	C2P	接泵电路电容（正）	
5	C2M	接泵电路电容（负）	
6	VM	泵电路充电电源（负）	
7	TOUT2	发送输出	
8	RIN2	接收输入	
9	ROUT2	接收输出	
10	TIN2	发送输入	
11	TIN1	发送输入	
12	ROUT1	接收输出	
13	RIN1	接收输入	
14	T1OUT	发送输出	
15	GND	接地	
16	VCC	电源	

（359）MAX232ECWE

引脚号	引脚代码	引 脚 功 能	备　　注
1	C1+	接泵电路电容	该集成电路为双组驱动器/接收器，应用电路见附图 2-312（以应用在三星 LA46S81B 液晶电视上为例）
2	V+	泵电路充电电源	
3	C1−	接泵电路电容	
4	C2+	接泵电路电容	
5	C2−	接泵电路电容	
6	V−	泵电路充电电源	
7	T2OUT	发送输出	
8	R2IN	接收输入	
9	R2OUT	接收输出	
10	T2IN	发送输入	
11	T1IN	发送输入	
12	R1OUT	接收输出	
13	R1IN	接收输入	
14	T1OUT	发送输出	
15	GND	接地	
16	VCC	电源	

（360）MAX25L8005M2I15G

引脚号	引脚符号	引 脚 功 能	备　　注
1	$\overline{CS}$	芯片选择	该集成电路为 8M-BIT CMOS 串行闪存，应用在 LG42LD458-ZA 、 LG 42LD458 、 LG42LD450 、 42LD450-ZA 、 LG42LD450N 、 LG42LD450N-ZA 、 LG42LD458 液晶电视上，应用电路见附图 2-313（以应用在 LG42LD458-ZA 液晶电视上为例）
2	SO	串行数据输出	
3	$\overline{WP}$	写保护	
4	GND	地	
5	SI	串行数据输入	
6	SCLK	时钟输入	
7	$\overline{HOLD}$	保持	
8	VCC	电源	

（361）MAX3232C

引脚号	引脚符号	引 脚 功 能	备　　注
1	C1+	接泵电路电容	该集成电路为多通道 RS-232 线路驱动器/接收器，应用在海信 TLM4729P 液晶电视上
2	V+	泵电路充电电源	
3	C1−	接泵电路电容	
4	C2+	接泵电路电容	
5	C2−	接泵电路电容	
6	V−	泵电路充电电源	
7	DOUT2	输出端	
8	RIN2	输入端	
9	ROUT2	输出端	
10	DIN2	输入端	
11	DIN1	输入端	
12	ROUT1	输出端	
13	RIN1	输入端	
14	DOUT1	输出端	
15	GND	地	
16	VCC	电源	

（362）MAX3232CDR

引脚号	引脚符号	引 脚 功 能	备　　注
1	C1+	接泵电路电容	该集成电路为多通道 RS - 232 线路驱动器 / 接收器，应用在 LG47LG60FR、LG42PG60UD 等液晶电视上，应用电路见附图 2-314（以应用在 LG42PG60UD 液晶电视上为例）
2	V+	泵电路充电电源	
3	C1−	接泵电路电容	
4	C2+	接泵电路电容	
5	C2−	接泵电路电容	
6	V−	泵电路充电电源	
7	DOUT2	输出端	
8	RIN2	输入端	
9	ROUT2	输出端	
10	DIN2	输入端	
11	DIN1	输入端	
12	ROUT1	输出端	
13	RIN1	输入端	
14	DOUT1	输出端	
15	GND	地	
16	VCC	电源	

（363）MAX4550

引脚号	引脚符号	引 脚 功 能	备　　注
1	SB	分路输入到交叉点 B	该集成电路为图像开关，应用在海信 TLM5229P、TLM4729P 液晶电视上。内部框图见附图 2-315
2	NO3A	输入 3 到交叉点 A	
3	NO3B	输入 3 到交叉点 B	
4	BIASH	偏置网络的高边	
5	BIASL	偏置网络的低边	
6	NO4A	输入 4 到交叉点 A	
7	NO4B	输入 4 到交叉点 B	
8	V+	正电源	
9	COM2A	交叉点 A 输出 2	
10	Q0	辅助输出 0	
11	COM2B	交叉点 B 输出 2	
12	Q1	辅助输出 1	
13	A0（CS）	串行接口地址（片选）	
14	SCL	串行接口时钟输入	
15	SDA	串行接口数据输入	
16	A1（DOUT）	串行接口地址（数据输出）	
17	Q2	辅助输出 2	
18	COM1B	交叉点 B 输出	
19	Q3	辅助输出 3	
20	COM1A	交叉点 A 输出	
21	GND	地	
22	NO1A	输入 1 到交叉点 A	
23	NO1B	输入 1 到交叉点 B	
24	V+	正电源	
25	V−	负电源	
26	NO2A	输入 2 到交叉点 A	
27	NO2B	输入 2 到交叉点 B	
28	SA	分路输入到交叉点 A	

（364）MAX6457

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT	漏极开路监测输出	MAX6457 高压低功耗电压监测器，运行在一个4V到28V范围电源供电，SOT23小型封装，应用电路见附图 2-316（以应用在 TCL MC77 机心液晶电视上为例）
2	GND	地	
3	IN+	可调欠压监测阈值输入	
4	$\overline{\text{CLEAR}}$	清除输入	
5	VCC	电源	

（365）MAX8709B

引脚号	引脚符号	引 脚 功 能	备　　注
1	ILIM	电流检测阈值调整	1. 封装：采用节约空间的 28 引脚薄型 QFN 封装 2. 用途：高效 CCFL 背光控制器，带有 SMBus 接口 3. 应用领域： 汽车显示器、LCD 显示器、LCD TV、笔记本电脑显示器 4. 关键参数：工作在−40～+85℃的温度范围内、输入电压范围为 4.6～28V、200～220Hz DPWM 频率 5. 内部结构框图见附图 2-317
2	REF	参考输出	
3	LOT	灯输出阈值调整	
4	GND	地	
5	ISEC	二次电流限制检测输入	
6	SDA	SMBus 串行数据输入	
7	SCL	SMBus 串行时钟输入	
8	SUS	SMBus 暂停输入	
9	NC	空脚	
10	NC	空脚	
11	NC	空脚	
12	VDD	电源	
13	PGND	电源地	
14	GL2	低边场效应晶体管门驱动输出	
15	GL1	低边场效应晶体管门驱动输出	
16	GH1	高边场效应晶体管门驱动输出	
17	LX1	开关节点	
18	BST1	高边场效应晶体管驱动自举输入	
19	BST2	高边场效应晶体管驱动自举输入	
20	LX2	开关节点	
21	GH2	高边场效应晶体管门驱动输出	
22	VFB	灯输出反馈检测输入	
23	NC	空脚	
24	IFB	灯电流检测输入	
25	CCI	电流环路补偿	
26	CCV	电压环路补偿	
27	BATT	电源输入	
28	VCC	电源	

（366）MAX8722C

引脚号	引脚符号	引 脚 功 能	备　　注
1	BATT	电源输入	1. 封装：采用 24 脚 QSOP 封装 2. 用途：低成本 CCFL 背光控制器，集成背光控制器采用全桥谐振逆变器架构，优化用于驱动冷阴极荧光灯（CCFL）。在整个输入范围内，谐振工作能够保证可靠启辉，并提供近似正弦的驱动波形，以提高 CCFL 寿命 3. 应用领域：LCD 显示器、LCD TV、笔记本电脑显示器 4. 关键参数：工作输入电压范围为 4.6～28V 5. 内部结构框图见附图 2-318
2	$\overline{\text{SHDN}}$	停机控制输入	
3	ILIM	初级电流限制调节输入	
4	TFLT	故障定时器调节	
5	CNTL	亮度控制输入	
6	DPWM	双功能 DPWM 信号	
7	SYNC	DPWM 高频同步输入	
8	FREQ	DPWM 频率双模调节	
9	COMP	跨导误差放大器输出	
10	IFB	灯管电流反馈输入	
11	VFB	变压器次级电压反馈输入	
12	ISEC	变压器初级电流反馈输入	
13	GH2	高端场效应管门驱动	
14	LX2	门驱动器返回通道	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
15	BST2	门驱动器电源输入	1. 封装：采用 24 脚 QSOP 封装 2. 用途：低成本 CCFL 背光控制器，集成背光控制器采用全桥谐振逆变器架构，优化用于驱动冷阴极荧光灯（CCFL）。在整个输入范围内，谐振工作能够保证可靠启辉，并提供近似正弦的驱动波形，以提高 CCFL 寿命 3. 应用领域：LCD 显示器、LCD TV、笔记本电脑显示器 4. 关键参数：工作输入电压范围为 4.6～28V 5. 内部结构框图见附图 2-318
16	BST1	门驱动器电源输入	
17	LX1	门驱动器返回通道	
18	GH1	高端场效应管门驱动	
19	GL1	低端场效应管门驱动	
20	GL2	低端场效应管门驱动	
21	PGND	电源地	
22	VDD	电源	
23	VCC	电源	
24	GND	地	

（367）MAX8728

引脚号	引脚符号	引 脚 功 能	备 注
1	GND1	降压器调节器和负电荷泵功率地	MAX8728 为电视和监视器中的薄膜晶体管（TFT）液晶显示屏（LCD）提供所需的各种电源电压。采用 32 脚（5mm×5mm）QFN 封装，工作在-40～+85℃温度范围、工作在 7～13.2V 输入电压范围，适用于直接由 12V 供电的 LCD TV 显示屏和 LCD 监视器。应用电路见附图 2-319
2	OUT1	内部电流检测放大器的反相输入	
3	DRVN	负电荷泵调节器驱动输出	
4	CTL	高压开关控制模块定时器控制输入	
5	IN	降压调节器和负电荷泵调节器电源输入	
6	LX1	降压调节器开关节点	
7	BST	降压调节器的自举脚（BST 是高边 MOSFET 栅极驱动的电源电压）	
8	INL	内部 5V 线性稳压器和启动电路电源输入	
9	VL	内部 5V 线性稳压器输出	
10	VCC	内部基准源输入	
11	$\overline{\text{SHDN}}$	低电平有效关断控制输入	
12	GND	模拟地	
13	REF	基准输出	
14	FBP	正电荷泵调节器反馈输入	
15	GNDP	正电荷泵功率地	
16	DRVP	正电荷泵调节器驱动输出	
17	SUPP	正电荷泵调节器电源输入	
18	FSEL	频率选择	
19	SRC	高压开关控制模块输入	
20	GON	高压开关控制模块输出	
21	DRN	高压开关控制输入	
22	THR	GON 电压跌落调节输入	
23	FB2	降压调节器反馈输入	
24	FBN	负电荷调节器反馈输入	
25	GND2	降压调节器功率地	
26	LX2	升压调节器开关节点	
27	GATE	输入 MOSFET 栅极驱动输出	
28	EN	使能输入	
29	MODE	高压开关控制模块的模式选择输入和定时调节输入	
30	DEL	正电荷泵调节器和高压开关控制延迟输入	
31	COMP	升压调节器的误差放大器补偿	
32	FB1	降压调节器反馈输入	

（368）MAX8729

引脚号	引脚符号	引 脚 功 能	备 注
1	PCOMP	锁相环补偿节点	1. 封装：采用低成本、28 引脚 QSOP 封装 2. 用途：冷阴极荧光灯（CCFL）逆变控制器，设计用于驱动多个 CCFL，采用了包含两个外部 N 沟道功率 MOSFET 的半桥逆变器 3. 应用领域： 汽车信息终端、LCD 监视器、LCD TV、笔记本电脑 4. 关键参数：工作在−40～+85℃扩展级温度范围、输入电压范围为 6～28V、VCC 输出电压为 5.2～5.35～5.5V（工作）与 3.5～4.6～5.5V（关机） 5. 内部结构框图见附图 2-320
2	SEL	亮度控制选择输入	
3	IN	电源输入	
4	VCC	电源	
5	GND	地	
6	TFLT	故障定时器调节	
7	CNTL	亮度控制输入	
8	$\overline{\text{SHDN}}$	停机控制输入	
9	LF	DPWM 频率调节	
10	LFCK	内部 DPWM 振荡器时钟输出	
11	DPWM	DPWM 信号输出	
12	PSCK	相移时钟输出	
13	HFCK	主开关振荡器时钟输出	
14	HSYNC	主开关频率同步输入	
15	HF	开关频率调节	
16	PS2	相移选择输入	
17	COMP	跨导误差放大器输出	
18	IFB	灯管电流反馈输入	
19	VFB	变压器二次电压反馈输入	
20	ISEC	变压器二次电流反馈输入	
21	LSYNC	DPWM 同步输入	
22	PS1	相移选择输入	
23	LX	开关节点	
24	GH	高边场效应晶体管门驱动输出	
25	BST	高边场效应晶体管门驱动电源输入	
26	PGND	电源地	
27	GL	低边场效应晶体管门驱动输出	
28	VDD	电源	

（369）MAX8751

引脚号	引脚符号	引 脚 功 能	备 注
1	VFB	变压器二次电压反馈输入	1. 封装：采用薄型、32 引脚 TQFN 封装 2. 用途：固定频率、全桥、CCFL 逆变控制器 3. 应用领域： 汽车信息终端、LCD 显示器、LCD TV、笔记本电脑 4. 关键参数：工作在−40～+85℃温度范围、输入电压范围为 6～28V、VCC 输出电压为 5.2～5.35～5.5V（工作）、3.5～4.6～5.5V（关机） 5. 内部框图见附图 2-321
2	TFLT	故障定时器调节	
3	CNTL	亮度控制输入	
4	$\overline{\text{SHDN}}$	停机控制输入	
5	LSYNC	DPWM 同步输入	
6	LFCK	内部 DPWM 振荡器时钟输出	
7	DPWM	DPWM 信号输出	
8	PSCK	相移时钟输出	
9	HFCK	主开关振荡器时钟输出	
10	HSYNC	主开关频率同步输入	
11	SEL	亮度控制选择输入	
12	LF	内部 DPWM 振荡器频率调节	
13	HF	主开关振荡器频率调节	
14	PS1	相移选择输入	
15	PGND2	电源地	
16	GL2	低边场效应晶体管门驱动输出	
17	BST2	高边门驱动电源输入	
18	GH2	高边场效应晶体管门驱动输出	
19	LX2	门驱动返回通路	
20	IN	电源输入	
21	VCC	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
22	LX1	门驱动返回通路	1. 封装：采用薄型、32 引脚 TQFN 封装 2. 用途：固定频率、全桥、CCFL 逆变控制器 3. 应用领域：汽车信息终端、LCD 显示器、LCD TV、笔记本电脑 4. 关键参数：工作在−40～+85℃温度范围、输入电压范围为 6～28V、VCC 输出电压为 5.2～5.35～5.5V（工作）、3.5～4.6～5.5V（关机） 5. 内部框图见附图 2-321
23	GH1	高边场效应晶体管门驱动输出	
24	BST1	高边门驱动电源输入	
25	GL1	低边场效应晶体管门驱动输出	
26	PGND1	电源地	
27	GND	地	
28	PCOMP	锁相环补偿节点	
29	COMP	跨导误差放大器输出	
30	IFB	灯管电流反馈输入	
31	PS2	相移选择输入	
32	ISEC	变压器二次电流反馈输入	

（370）MAX8784

引脚号	引脚符号	引 脚 功 能	备　　注
1	C1N	飞电容器 C1 负端	1. 封装采用小尺寸（5mm×5mm）、低高度（0.8mm）、40 引脚薄型 QFN 封装 2. 用途：升压型调节器，内置电荷泵、开关控制及运算放大器，可为电视和显示器中的薄膜晶体管（TFT）液晶显示（LCD）面板提供所需的各种电源电压。 3. 关键参数：可工作在−40～+85℃的温度范围、4～5.5V 输入电压范围、各个运算放大器具有快速的摆率（45V/μs）、较宽的带宽（20MHz）以及大输出短路电流（200mA） 4. 应用领域：LCD 显示器、LCD 电视 5. 内部结构框图见附图 2-322
2	C1P	飞电容器 C1 正端	
3	BGND	地（运算放大器和电荷泵电源）	
4	SUP	运算放大器和电荷泵电源输入	
5	POS1	运算放大器同相输入	
6	NEG1	运算放大器反相输入	
7	OUT1	运算放大器输出	
8	OUT2	运算放大器输出	
9	NEG2	运算放大器反相输入	
10	POS2	运算放大器同相输入	
11	POS3	运算放大器同相输入	
12	OUT3	运算放大器输出	
13	NC	空脚	
14	ADEL	升压调节延迟输入	
15	GDEL	正电荷泵启动延迟和高压开关延迟输入	
16	CTL	高压开关控制输入	
17	HVS	HVS 模式输入	
18	DRVN	负电荷泵稳压输出	
19	NC	空脚	
20	NC	空脚	
21	FBN	负电荷泵调节反馈输入	
22	REF	参考输出	
23	AGND	模拟地	
24	VCC	电源（内部参考和其他内部电路）	
25	$\overline{SHDN}$	关机控制（低态有效）	
26	NC	空脚	
27	PGND	电源地	
28	PGND	电源地	
29	LX	升压调节器开关节点	
30	LX	升压调节器开关节点	
31	AGND	模拟地	
32	RSET	漏极开路 HVS 模式输出	
33	COMP	误差放大器输出	
34	FB	升压调节器反馈输入	
35	GON	内部高压开关公共终端	
36	DRN	高压开关漏极	
37	FBP	正电荷调节器反馈输入	
38	POUT	正电荷泵输出和高压开关源极输入	
39	C2P	飞电容器 C2 正端	
40	C2N	飞电容器 C2 负端	

（371）MAX9668ETP+

引脚号	引脚符号	引 脚 功 能	备 注
1	SDA	串行数据	该集成电路为带有 MTP 的 10 位可编程伽马基准系统，用于 TFT LCD 的伽马校准，同时还有一路电压基准用于 VCOM。应用电路见附图 2-323（以应用在 LG 55LD650 液晶电视上为例）
2	A0	I^2C 兼容器件地址第 0 位输入	
3	DVDD	电源	
4	AGND_AMP	地	
5	VCOM	VCOM 输出	
6	VCOM_FB	VCOM 放大器反馈	
7	AVDD_AMP	电源	
8	AVDD_1	电源	
9	NC_1	空脚	
10	GMA1	伽马 DAC 模拟输出 1	
11	GMA2	伽马 DAC 模拟输出 2	
12	GMA3	伽马 DAC 模拟输出 3	
13	GMA4	伽马 DAC 模拟输出 4	
14	GMA5	伽马 DAC 模拟输出 5	
15	GMA6	伽马 DAC 模拟输出 6	
16	AVDD_2	模拟电源	
17	NC_2	空脚	
18	GMA7	伽马 DAC 模拟输出 7	
19	GMA8	伽马 DAC 模拟输出 8	
20	SCL	I^2C 兼容串行时钟输入	

（372）MAX9679A

引脚号	引脚符号	引 脚 功 能	备 注
1	AGND	模拟地	MAX9679A 提供多路可编程基准电压，用于 TFT LCD 的伽马校准，此外还提供一路可编程基准电压用于调节 VCOM。采用 24 脚 TQFP-EP 封装
2	DVDD	数字电源	
3	SCL	I^2C 兼容串行时钟输入	
4	SDA	I^2C 兼容串行数据输入与输出	
5	BKSEL	寄存器组选择逻辑输入	
6	A0	I^2C 兼容器件地址第 0 位输入	
7	AGND	模拟电源	
8	AVDD1	电源	
9	GMA1	伽马 DAC 模拟输出 1	
10	GMA2	伽马 DAC 模拟输出 2	
11	GMA3	伽马 DAC 模拟输出 3	
12	GMA4	伽马 DAC 模拟输出 4	
13	GMA5	伽马 DAC 模拟输出 5	
14	GMA6	伽马 DAC 模拟输出 6	
15	GMA7	伽马 DAC 模拟输出 7	
16	GMA8	伽马 DAC 模拟输出 8	
17	GMA9	伽马 DAC 模拟输出 9	
18	GMA10	伽马 DAC 模拟输出 10	
19	GMA11	伽马 DAC 模拟输出 11	
20	GMA12	伽马 DAC 模拟输出 12	
21	AVDD2	模拟电源	
22	AVDD_AMP	VCOM 放大器电源	
23	VCOM	VCOM 输出	
24	VCOM_FB	VCOM 放大器反馈（VCOM 运算放大器的反相输入）	

（373）MAX9713

引脚号	引脚符号	引 脚 功 能	备　注
1	PGND	地	该集成电路为无滤波器双路 D 类音频功率放大器，具有 AB 类功率放大器的性能和 D 类功率放大器的效率，且不需要传统 D 类功率放大器的输出滤波器，也不需要散热器。采用 32 引脚 TQFN 封装（5mm×5mm×0.8mm），单电源电压供电范围为 10～25V，静态电流仅为 18mA，工作温度范围为−40～+85℃。应用在投影仪、液晶电视等产品上。内部框图见附图 2-324
2	PGND	地	
3	VDD	电源	
4	VDD	电源	
5	C1N	电荷泵飞电容 C1 负端	
6	C1P	电荷泵飞电容 C1 正端	
7	CHOLD	电荷泵保持电容	
8	NC	空脚	
9	REG	内部 6V 稳压器输出	
10	AGND	地	
11	IN−	反相输入	
12	IN+	同相输入	
13	$\overline{SS}$	软启动	
14	$\overline{SHDN}$	低电平有效关断控制	
15	G1	增益选择输入 1	
16	G2	增益选择输入 2	
17	NC	空脚	
18	FS1	频率选择输入 1	
19	FS2	频率选择输入 2	
20	NC	空脚	
21	VDD	电源	
22	VDD	电源	
23	PGND	地	
24	PGND	地	
25	NC	空脚	
26	NC	空脚	
27	OUT−	音频输出负端	
28	OUT−	音频输出负端	
29	OUT+	音频输出正端	
30	OUT+	音频输出正端	
31	NC	空脚	
32	NC	空脚	

（374）MAX9741

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	该集成电路为立体声 D 类放大器，应用电路见附图 2-325（以应用在 TCL MC77 机心液晶电视上为例）
2	PGND2	地	
3	PGND3	地	
4	NC1	空脚	
5	VDD3	电源	
6	VDD2	电源	
7	NC2	空脚	
8	C1N	电荷泵飞电容 C1 负端	
9	C1P	电荷泵飞电容 C1 正端	
10	CHOLD	电荷泵保持电容	
11	NC3	空脚	
12	NC4	空脚	
13	NC5	空脚	
14	NC6	空脚	
15	NC7	空脚	
16	INL−	输入端（左）	
17	INL+	输入端（左）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
18	$\overline{SHDN}$	低电平有效关断控制	该集成电路为立体声 D 类放大器，应用电路见附图 2-325（以应用在 TCL MC77 机心液晶电视上为例）
19	NC8	空脚	
20	SS	软启动	
21	NC9	空脚	
22	AGND	地	
23	NC10	空脚	
24	REG	内部稳压器输出	
25	NC11	空脚	
26	INR−	反相输入	
27	INR+	同相输入	
28	NC12	空脚	
29	G1	增益选择控制输入	
30	G2	增益选择控制输入	
31	FS1	频率选择输入	
32	FS2	频率选择输入	
33	NC14	空脚	
34	NC15	空脚	
35	NC16	空脚	
36	NC17	空脚	
37	VDD	电源	
38	VDD1	电源	
39	NC18	空脚	
40	PGND	地	
41	PGND1	地	
42	NC13	空脚	
43	NC19	空脚	
44	NC20	空脚	
45	OUTR−	输出端（右）	
46	OUTR-1	输出端（右）	
47	OUTR+	输出端（右）	
48	OUTR+1	输出端（右）	
49	NC21	空脚	
50	NC22	空脚	
51	OUTL−	输出端（左）	
52	OUTL-1	输出端（左）	
53	OUTL+	输出端（左）	
54	OUTL+1	输出端（左）	
55	NC23	空脚	
56	NC24	空脚	

（375）MB39C011A

引脚号	引脚符号	引 脚 功 能	备　注
1	VCC	电源	该集成电路是一种输出 4 路开关依赖的低压电源控制器，主要用于 DC-DC 直流电压变换输出控制。应用电路见附图 2-326（以应用在索尼 KDL-40V2500 液晶电视上为例）
2	OUT1_1	P 沟道驱动输出（驱动外部高侧 FET 的栅极）	
3	OUT1_2	N 沟道驱动输出（驱动外部低侧 FET 的栅极）	
4	VB	电源（为 N 沟道驱动电路）	
5	RT	外接定时电阻	
6	FB1	误差放大器输出	
7	−INE1	误差放大器反相输入	
8	CSCP1	定时闭锁短路保护电路 1 电容连接	
9	CSCP2	定时闭锁短路保护电路 2 电容连接	
10	−INE2	误差放大器反相输入	
11	FB2	误差放大器输出	
12	GND	地	
13	CTL	电源控制	
14	OUT2_2	N 沟道驱动输出（驱动外部低侧 FET 的栅极）	
15	OUT2_1	P 沟道驱动输出（驱动外部高侧 FET 的栅极）	
16	VH	电源（为 N 沟道 FET 驱动电路）	

（376）MB86391

引脚号	引脚符号	引 脚 功 能	备　注
1	VDDI	电源	
2	TSPSSYNC	TS/PS 同步输出	
3	STEN	比特流输出使能输出	
4	STDATA7	比特流数据输出	
5	STDATA6	比特流数据输出	
6	STDATA5	比特流数据输出	
7	STDATA4	比特流数据输出	
8	AVDD	电源	
9	AVSS	地	
10	STDATA3	比特流数据输出	
11	STDATA2	比特流数据输出	
12	STDATA1	比特流数据输出	
13	STDATA0	比特流数据输出	
14	VSS	地	
15	VDDE	电源	
16	STCLK	比特流传输时钟输入	
17	SDATAOUT	串行 I/F 数据输出	
18	SDATAIN	串行 I/F 数据输入	
19	SCLK	串行 I/F 串行时钟输入	
20	VDDI	电源	
21	XREADY	读输入与输出	
22	XRDWR	读/写输入与输出	
23	XAS	地址选通输入与输出	
24	AVSS	地	MB86391 为视频压缩芯片，是一个可以完成视频/音频编码，并对视频/音频编码数据流进行混合的单片集成器件。应用在海信 TLM4628LF 液晶电视录放电路上
25	AVDD	电源	
26	MCLKI	主时钟输入	
27	PLLTHR	内部锁相环控制信号输入	
28	CLKSEL	内部时钟选择	
29	XBREQ	总线特许请求输入	
30	XBMREQ	突发传输请求输入	
31	IRQ8	内部请求输入	
32	IRQ9	内部请求输入	
33	XRESET	复位信号输入	
34	VDDE	电源	
35	VSS	地	
36	XBGRNT	总线允许输出	
37	BUSDIR	总线缓冲指导控制输出	
38	XBUSEN	总线缓冲使能输出	
39	XEXTIRPT	外部主机中断请求	
40	XERROR	误差输出	
41	XCS0	片选输出	
42	XCS4	片选输出	
43	XCS5	片选输出	
44	BCLK	HOST/SDRAM 接口总线时钟输出	
45	VSS	地	
46	VDDE	电源	
47	D24	32 位数据输入与输出	
48	D25	32 位数据输入与输出	
49	VDDI	电源	
50	D26	32 位数据输入与输出	
51	D27	32 位数据输入与输出	
52	D28	32 位数据输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	D29	32 位数据输入与输出	
54	D30	32 位数据输入与输出	
55	D31	32 位数据输入与输出	
56	D23	32 位数据输入与输出	
57	D22	32 位数据输入与输出	
58	D21	32 位数据输入与输出	
59	D20	32 位数据输入与输出	
60	D19	32 位数据输入与输出	
61	VDDE	电源	
62	VSS	地	
63	D18	32 位数据输入与输出	
64	D17	32 位数据输入与输出	
65	D16	32 位数据输入与输出	
66	VDDI	电源	
67	D8	32 位数据输入与输出	
68	D9	32 位数据输入与输出	
69	D10	32 位数据输入与输出	
70	D11	32 位数据输入与输出	
71	D12	32 位数据输入与输出	
72	D13	32 位数据输入与输出	
73	D14	32 位数据输入与输出	
74	D15	32 位数据输入与输出	
75	D7	32 位数据输入与输出	
76	D6	32 位数据输入与输出	MB86391 为视频压缩芯片，是一个可以完成视频/音频编码，并对视频/音频编码数据流进行混合的单片集成器件。应用在海信 TLM4628LF 液晶电视录放电路上
77	VSS	地	
78	VDDE	电源	
79	D5	32 位数据输入与输出	
80	D4	32 位数据输入与输出	
81	D3	32 位数据输入与输出	
82	VDDI	电源	
83	D2	32 位数据输入与输出	
84	D1	32 位数据输入与输出	
85	D0	32 位数据输入与输出	
86	VDDE	电源	
87	VSS	地	
88	ADRS27	地址信号输入与输出	
89	ADRS26	地址信号输入与输出	
90	ADRS17	地址信号输入与输出	
91	ADRS16	地址信号输入与输出	
92	ADRS15	地址信号输入与输出	
93	XSPRAS	行地址选通输出	
94	XSPCAS	列地址选通输出	
95	XSPWE	写使能输出	
96	VDDI	电源	
97	SPSDCLK	时钟输出	
98	SPCKE	时钟使能输出	
99	VSS	地	
100	VDDE	电源	
101	ADRS5	地址信号输入与输出	
102	ADRS6	地址信号输入与输出	
103	ADRS7	地址信号输入与输出	
104	ADRS8	地址信号输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
105	ADRS9	地址信号输入与输出	
106	ADRS10	地址信号输入与输出	
107	ADRS11	地址信号输入与输出	
108	VDDI	电源	
109	VDDE	电源	
110	VSS	地	
111	ADRS4	地址信号输入与输出	
112	ADRS3	地址信号输入与输出	
113	ADRS2	地址信号输入与输出	
114	ADRS12	地址信号输入与输出	
115	ADRS13	地址信号输入与输出	
116	ADRS14	地址信号输入与输出	
117	VSS	地	
118	VDDE	电源	
119	DVIDEO0	视频数据输入	
120	DVIDEO1	视频数据输入	
121	DVIDEO2	视频数据输入	
122	DVIDEO3	视频数据输入	
123	DVIDEO4	视频数据输入	
124	DVIDEO5	视频数据输入	
125	DVIDEO6	视频数据输入	
126	DVIDEO7	视频数据输入	
127	VDDI	电源	
128	XVALID	输入端（有效数据）	MB86391 为视频压缩芯片，是一个可以完成视频/音频编码，并对视频/音频编码数据流进行混合的单片集成器件。应用在海信 TLM4628LF 液晶电视录放电路上
129	FIELD	现场识别输入	
130	XVSYNC	场同步输入	
131	XHSYNC	行同步输入	
132	VCLK	视频时钟输入	
133	VDDE	电源	
134	VSS	地	
135	SDDATA8	数据输入与输出	
136	SDDATA9	数据输入与输出	
137	SDDATA10	数据输入与输出	
138	SDDATA11	数据输入与输出	
139	SDDATA12	数据输入与输出	
140	SDDATA13	数据输入与输出	
141	VSS	地	
142	VDDE	电源	
143	SDDATA14	数据输入与输出	
144	SDDATA15	数据输入与输出	
145	SDDATA7	数据输入与输出	
146	SDDATA6	数据输入与输出	
147	SDDATA5	数据输入与输出	
148	SDDATA4	数据输入与输出	
149	SDDATA3	数据输入与输出	
150	VDDI	电源	
151	SDDATA2	数据输入与输出	
152	SDDATA1	数据输入与输出	
153	SDDATA0	数据输入与输出	
154	SDDATA24	数据输入与输出	
155	SDDATA25	数据输入与输出	
156	SDDATA26	数据输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
157	VDDE	电源	
158	VSS	地	
159	SDDATA27	数据输入与输出	
160	SDDATA28	数据输入与输出	
161	SDDATA29	数据输入与输出	
162	SDDATA30	数据输入与输出	
163	SDDATA31	数据输入与输出	
164	SDDATA23	数据输入与输出	
165	SDDATA22	数据输入与输出	
166	VDDI	电源	
167	SDDATA21	数据输入与输出	
168	SDDATA20	数据输入与输出	
169	SDDATA19	数据输入与输出	
170	SDDATA18	数据输入与输出	
171	SDDATA17	数据输入与输出	
172	SDDATA16	数据输入与输出	
173	VSS	地	
174	VDDE	电源	
175	SDDQM	数据屏蔽输出	
176	XSDWE	写使能输出	
177	XSDCAS	列地址选通输出	
178	XSDRAS	行地址选通输出	
179	XSDCS	片选输出	
180	SDCKE	时钟使能输出	MB86391 为视频压缩芯片，是一个可以完成视频/音频编码，并对视频/音频编码数据流进行混合的单片集成器件。应用在海信 TLM4628LF 液晶电视录放电路上
181	SDCLK	时钟输出	
182	VDDI	电源	
183	SDADRS3	地址输出	
184	SDADRS4	地址输出	
185	SDADRS5	地址输出	
186	SDADRS6	地址输出	
187	SDADRS7	地址输出	
188	SDADRS8	地址输出	
189	VDDE	电源	
190	VSS	地	
191	SDADRS9	地址输出	
192	SDADRS2	地址输出	
193	SDADRS1	地址输出	
194	SDADRS0	地址输出	
195	SDADRS10	地址输出	
196	SDADRS11	地址输出	
197	VSS	地	
198	VDDE	电源	
199	ASCLK	音频系统时钟输入	
200	ADATA	音频串行数据输入	
201	VPDX	测试（连接至地）	
202	TESTMODE	测试（连接至 OPEN 和地）	
203	ALRCK	音频采样时钟	
204	ACLK	音频位时钟	
205	STREQ	比特流传输请求输入	
206	XTST	测试（连接至 OPEN 和 VDDE）	
207	VDDE	电源	
208	VSS	地	

（377）MB88141A

引脚号	引脚符号	引 脚 功 能	备　注
1	AO1	8 位 D−A 输出	该集成电路为 8 位 D-A 转换器，内部框图见附图 2-327，应用电路见附图 2-328（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	AO2	8 位 D−A 输出	
3	AO3	8 位 D−A 输出	
4	AO4	8 位 D−A 输出	
5	AO5/D7	8 位 D−A 输出 /并行数据输入与输出	
6	AO6/D6	8 位 D−A 输出 /并行数据输入与输出	
7	AO7/D5	8 位 D−A 输出 /并行数据输入与输出	
8	AO8/D4	8 位 D−A 输出 /并行数据输入与输出	
9	AO9/D3	8 位 D−A 输出 /并行数据输入与输出	
10	AO10/D2	8 位 D−A 输出 /并行数据输入与输出	
11	AO11/D1	8 位 D−A 输出 /并行数据输入与输出	
12	AO12/D0	8 位 D−A 输出 /并行数据输入与输出	
13	VCC	电源	
14	VSS2	地	
15	VDD2	电源	
16	CS0	芯片选择	
17	CS1	芯片选择	
18	CS2	芯片选择	
19	MOD	D-A 转换器和 I / O 扩展器模式转换	
20	SCL	I^2C 总线移位时钟输入	
21	SDA	I^2C 总线数据输入与输出	
22	VDD1	电源	
23	VSS1	地	
24	GND	地	

（378）MB91305

引脚号	引脚符号	引 脚 功 能	备　注
1	VDDE	电源	该集成电路为微型控制器，采用 176 脚 LQFP 封装，应用电路见附图 2-329（以应用在索尼 KDL-40V2500 液晶电视上为例）
2	VSS	地	
3	VDDI	电源	
4	D24	外部数据总线	
5	D25	外部数据总线	
6	D26	外部数据总线	
7	D27	外部数据总线	
8	D28	外部数据总线	
9	D29	外部数据总线	
10	D30	外部数据总线	
11	D31	外部数据总线	
12	VDDE	电源	
13	VSS	地	
14	VDDI	电源	
15	RDX	外部总线读选通输出	
16	WR0/DQMUU	外部总线写选通输出/数据掩膜使能（高字节）	
17	WR1/DQMUL/P30	外部总线写选通输出/数据掩膜使能（低字节）/通用输入与输出	
18	CS0/P31	芯片选择输出/通用输入与输出	
19	CS1/P32	芯片选择输出/通用输入与输出	
20	CS4/P33	芯片选择输出/通用输入与输出	
21	CS5/P34	芯片选择输出/通用输入与输出	
22	CS6/P35	芯片选择输出/通用输入与输出	
23	CS7/P36	芯片选择输出/通用输入与输出	
24	RDY/P37	外部准备输入/通用输入与输出	
25	P40/ BGRNT	外部总线释放/接收输出/通用输入与输出	
26	P41/ BRQ	通用输入与输出/外部总线释放请求输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
27	SYSCLK/P42	系统时钟输出/通用输入与输出	
28	MCLKE/P43/CEC_OUT	SDRAM 时钟使能/通用输入与输出/消费电子控制	
29	MCLK/P44	存储器时钟输出/通用输入与输出	
30	P45/SRASX/LBAX/ASX	通用输入与输出/行地址选通（为 SDRAM）/地址负载输出（为突发闪存）/地址选通输出	
31	P46/SCASX/BAAX	通用输入与输出/列地址选通（为 SDRAM）/地址提前输出（为突发闪存）	
32	P47/SWEX/WRX	通用输入与输出/写输出（为 SDRAM）/存储器写选通输出	
33	VDDE	电源	
34	VSS	地	
35	VDDI	电源	
36	A0	外部地址总线	
37	A1	外部地址总线	
38	A2	外部地址总线	
39	A3	外部地址总线	
40	A4	外部地址总线	
41	A5	外部地址总线	
42	A6	外部地址总线	
43	A7	外部地址总线	
44	A8	外部地址总线	
45	A9	外部地址总线	
46	A10	外部地址总线	
47	A11	外部地址总线	
48	A12	外部地址总线	该集成电路为微型控制器，采用 176 脚 LQFP 封装，应用电路见附图 2-329（以应用在索尼 KDL-40V2500 液晶电视上为例）
49	A13	外部地址总线	
50	A14	外部地址总线	
51	A15	外部地址总线	
52	VDDE	电源	
53	VSS	地	
54	VDDI	电源	
55	A16/P50	外部地址总线/通用输入与输出	
56	A17/P51	外部地址总线/通用输入与输出	
57	A18/P52	外部地址总线/通用输入与输出	
58	A19/P53	外部地址总线/通用输入与输出	
59	A20/P54	外部地址总线/通用输入与输出	
60	A21/P55	外部地址总线/通用输入与输出	
61	A22/P56	外部地址总线/通用输入与输出	
62	A23/P57	外部地址总线/通用输入与输出	
63	VDDE	电源	
64	X0	时钟（晶振）输入	
65	VSS	地	
66	X1	时钟（晶振）输出	
67	VDDI	电源	
68	INTX	外部复位输入（复位初始化设置）	
69	MD0	设置基本操作模式	
70	MD1	设置基本操作模式	
71	MD2	设置基本操作模式	
72	MD3	设置基本操作模式	
73	AVCC	电源	
74	AVRH	A/D 转换器参考电源	
75	AVSS	地	
76	AN0	模拟输入	
77	AN1	模拟输入	
78	AN2/PF0	模拟输入/端口 F	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
79	AN3/PF1	模拟输入/端口 F	
80	AN4/PF2	模拟输入/端口 F	
81	AN5/PF3	模拟输入/端口 F	
82	AN6/PF4	模拟输入/端口 F	
83	AN7/PF5	模拟输入/端口 F	
84	AN8/PF6	模拟输入/端口 F	
85	AN9/PF7	模拟输入/端口 F	
86	ICS0	状态输出	
87	ICS1	状态输出	
88	ICS2	状态输出	
89	ICD0	数据输入与输出	
90	ICD1	数据输入与输出	
91	ICD2	数据输入与输出	
92	ICD3	数据输入与输出	
93	IBREAK	中断	
94	ICLK	时钟	
95	TRSTX	复位	
96	VDDE	电源	
97	VSS	地	
98	VDDI	电源	
99	P60/SIN0	通用输入与输出/UART0 数据输入	
100	P61/SOUT0	通用输入与输出/UART0 数据输出	
101	P62/SCK0	通用输入与输出/UART0 时钟输入与输出	
102	P63/SIN1	通用输入与输出/UART1 数据输入	该集成电路为微型控制器，采用 176 脚 LQFP 封装，应用电路见附图 2-329（以应用在索尼 KDL-40V2500 液晶电视上为例）
103	P64/SOUT1	通用输入与输出/UART1 数据输出	
104	P65/SCK1	通用输入与输出/UART1 时钟输入与输出	
105	P70/SIN2	通用输入与输出/UART2 数据输入	
106	P71/SOUT2	通用输入与输出/UART2 数据输出	
107	P72/SCK2	通用输入与输出/UART2 时钟输入与输出	
108	P73/SIN3	通用输入与输出/UART3 数据输入	
109	P74/SOUT3	通用输入与输出/UART3 数据输出	
110	P75/SCK3	通用输入与输出/UART3 时钟输入与输出	
111	P80/SIN4	通用输入与输出/UART4 数据输入	
112	P81/SOUT4	通用输入与输出/UART4 数据输出	
113	P82/SCK4	通用输入与输出/UART4 时钟输入与输出	
114	P83/SCL0	通用输入与输出/I^2C 总线时钟输入与输出	
115	P84/SDA0	通用输入与输出/I^2C 总线数据输入与输出	
116	P90/SCL1	通用输入与输出/I^2C 总线时钟输入与输出	
117	P91/SDA1	通用输入与输出/I^2C 总线数据输入与输出	
118	P92/SCL2	通用输入与输出/I^2C 总线时钟输入与输出	
119	P93/SDA2	通用输入与输出/I^2C 总线数据输入与输出	
120	P94/SCL3	通用输入与输出/I^2C 总线时钟输入与输出	
121	P95/SDA3	通用输入与输出/I^2C 总线数据输入与输出	
122	P96/SCL4	通用输入与输出/I^2C 总线时钟输入与输出	
123	P97/SDA4	通用输入与输出/I^2C 总线数据输入与输出	
124	VDDE	电源	
125	VSS	地	
126	VDDI	电源	
127	NMIX	不可屏蔽中断输入	
128	PA0/INT0	通用输入与输出/外部中断输入	
129	PA1/INT1	通用输入与输出/外部中断输入	
130	PA2/INT2	通用输入与输出/外部中断输入	
131	PA3/INT3	通用输入与输出/外部中断输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
132	PA4/INT4	通用输入与输出/外部中断输入	该集成电路为微型控制器，采用176脚LQFP封装，应用电路见附图2-329（以应用在索尼KDL-40V2500液晶电视上为例）
133	PA5/INT5	通用输入与输出/外部中断输入	
134	PA6/INT6	通用输入与输出/外部中断输入	
135	PA7/INT7	通用输入与输出/外部中断输入	
136	PB0/INT8	通用输入与输出/外部中断输入	
137	PB1/INT9	通用输入与输出/外部中断输入	
138	PB2/INT10/ATRG	通用输入与输出/外部中断输入/A-D转换器外部触发输入	
139	PB3/INT11/FRCK	通用输入与输出/外部中断输入/外部时钟输入（自由运行定时器）	
140	PB4/INT12/ICU0	通用输入与输出/外部中断输入/捕捉输入	
141	PB5/INT13/ICU1	通用输入与输出/外部中断输入/捕捉输入	
142	PB6/INT14/ICU2	通用输入与输出/外部中断输入/捕捉输入	
143	PB7/INT15/ICU3	通用输入与输出/外部中断输入/捕捉输入	
144	VDDE	电源	
145	UDP	USB+	
146	UDM	USB−	
147	VSS	地	
148	VDDI	电源	
149	PC0/PPG0	通用输入与输出/PPG通道定时器输出	
150	PC1/PPG1	通用输入与输出/PPG通道定时器输出	
151	PC2/PPG2	通用输入与输出/PPG通道定时器输出	
152	PC3/PPG3	通用输入与输出/PPG通道定时器输出	
153	PC4/TOUT0/TRG0	通用输入与输出/重载定时器的数据输出/PPG定时器外部触发输入	
154	PC5/TOUT1	通用输入与输出/重载定时器的数据输出	
155	PC6/TOUT2/IOWARK	通用输入与输出/重载定时器的数据输出/写选通输出（为DMA fly-by传输模式）	
156	PC7/RIN/IORDX	通用输入与输出/PWC输入/读选通输出（为DMA fly-by传输模式）	
157	PD0/DREQ0	通用输入与输出/外部输入（为DMA传输请求）	
158	PD1/DACK0X	通用输入与输出/ DMA外部传输请求接收输出	
159	PD2/DEOP0X	通用输入与输出/完成输出（为DMA外部传输）	
160	PD3/DREQ1/INT0	通用输入与输出/外部输入（为DMA传输请求）/重载定时器输入	
161	PD4/DACK1/ INT1	通用输入与输出/ DMA外部传输请求接收输出/重载定时器输入	
162	PD5/DEOP1/ INT2	通用输入与输出/完成输出（为DMA外部传输）/重载定时器输入	
163	PE0/DREQ2X/TRG1	通用输入与输出/外部输入（为DMA传输请求）/外部触发输入（为PPG定时器）	
164	PE1/DACK2X/TRG2	通用输入与输出/ DMA外部传输请求接收输出/外部触发输入（为PPG定时器）	
165	PE2/DEOP2X/TRG3	通用输入与输出/完成输出（为DMA外部传输）/外部触发输入（为PPG定时器）	
166	VDDE	电源	
167	VSS	地	
168	VDDI	电源	
169	P20/D16	通用数据输入与输出/外部数据总线	
170	P21/D17	通用数据输入与输出/外部数据总线	
171	P22/D18	通用数据输入与输出/外部数据总线	
172	P23/D19	通用数据输入与输出/外部数据总线	
173	P24/D20	通用数据输入与输出/外部数据总线	
174	P25/D21	通用数据输入与输出/外部数据总线	
175	P26/D22	通用数据输入与输出/外部数据总线	
176	P27/D23	通用数据输入与输出/外部数据总线	

（379）MB91306RPFV

引脚号	引脚符号	引 脚 功 能	备　注
1	A17/P61	外部地址输出位 17/输入与输出端口	
2	A18/P62	外部地址输出位 18/输入与输出端口	
3	A19/P63	外部地址输出位 19/输入与输出端口	
4	A20/P64	外部地址输出位 20/输入与输出端口	
5	A21/P65	外部地址输出位 21/输入与输出端口	
6	A22/P66	外部地址输出位 22/输入与输出端口	
7	A23/P67	外部地址输出位 23/输入与输出端口	
8	A24/P70	外部地址输出位 24/输入与输出端口	
9	AVCC	电源	
10	AVRH	A-D 转换器参考电源	
11	AVSS/AVRL	地/A-D 转换器模拟电源	
12	AN0	A-D 转换器模拟输入	
13	AN1	A-D 转换器模拟输入	
14	AN2	A-D 转换器模拟输入	
15	AN3	A-D 转换器模拟输入	
16	PJ0/INT0	通用输入与输出端/外部中断输入	
17	PJ1/INT1	通用输入与输出端/外部中断输入	
18	PJ2/INT2	通用输入与输出端/外部中断输入	
19	PJ3/INT3	通用输入与输出端/外部中断输入	
20	PJ4/INT4/TIN0	通用输入与输出端/外部中断输入/重载定时器输入	
21	PJ5/INT5/TIN1	通用输入与输出端/外部中断输入/重载定时器输入	
22	PJ6/INT6/TIN2	通用输入与输出端/外部中断输入/重载定时器输入	
23	PJ7/INT7/$\overline{\text{ATG}}$	通用输入与输出端/外部中断输入/ A-D 转换器外部触发输入	该集成电路为 32 位微处理器，采用 120 脚 LQFP 封装，应用电路见附图 2-330（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
24	VCC	电源	
25	PI0/SI0	通用输入与输出端/UART0 数据输入	
26	PI1/SO0	通用输入与输出端/UART0 数据输出	
27	PI2/SC0	通用输入与输出端/UART0 时钟输入与输出	
28	PI3/SI1	通用输入与输出端/UART1 数据输入	
29	PI4/SO1	通用输入与输出端/UART1 数据输出	
30	PI5/SC1	通用输入与输出端/UART1 时钟输入与输出	
31	PH0/SI2	通用输入与输出端/UART2 数据输入	
32	PH1/SO2	通用输入与输出端/UART2 数据输出	
33	PH2/SC2	通用输入与输出端/UART2 时钟输入与输出	
34	VSS	地	
35	PH3/TOT0	通用输入与输出端/定时器输出端	
36	PH4/TOT1	通用输入与输出端/定时器输出端	
37	PH5/TOT2	通用输入与输出端/定时器输出端	
38	PH6/SDA	通用输入与输出端/I^2C 总线数据输入与输出	
39	PH7/SCL	通用输入与输出端/I^2C 总线时钟输入与输出	
40	PG0/DREQ2	通用输入与输出端/DMA 外部传输请求输入	
41	PG1/DACK2	通用输入与输出端/DMA 外部传输请求确认输出	
42	PG2/DOP2/DSTP2	通用输入与输出端/DMA 外部传输结束输出/ DMA 对外转移停止输入	
43	MD0	模式 0	
44	MD1	模式 1	
45	MD2	模式 2	
46	PB0/DREQ0	通用输入与输出端/DMA 外部传输请求输入	
47	PB1/DACK0	通用输入与输出端/DMA 外部传输请求确认输出	
48	PB2/DEOP0/DSTP0	通用输入与输出端/DMA 外部传输结束输出/DMA 外部传输停止输入	
49	PB3/DREQ1	通用输入与输出端/DMA 外部传输请求输入	
50	PB4/DACK1	通用输入与输出端/DMA 外部传输请求确认输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
51	PB5/DEOP1/DSTP1	通用输入与输出端/DMA 外部传输结束输出/DMA 外部传输停止输入	该集成电路为 32 位微处理器，采用 120 脚 LQFP 封装，应用电路见附图 2-330（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
52	VSS	地	
53	X1	时钟（振荡器）输出	
54	X0	时钟（振荡器）输入	
55	VCC	电源	
56	PB6/$\overline{\text{IOWR}}$	通用输入与输出端/写选通输出（DMA 快速传输）	
57	PB7/$\overline{\text{IORD}}$	通用输入与输出端/读选通输出（DMA 快速传输）	
58	PA0/CS0	通用输入与输出端/芯片选择输出	
59	PA1/CS1	通用输入与输出端/芯片选择输出	
60	PA2/CS2	通用输入与输出端/芯片选择输出	
61	PA3/CS3	通用输入与输出端/芯片选择输出	
62	PA3/CS4	通用输入与输出端/芯片选择输出	
63	PA5/CS5	通用输入与输出端/芯片选择输出	
64	VCCI	内部电源（1.8V）	
65	PA6/CS6	通用输入与输出端/芯片选择输出	
66	PA7/CS7	通用输入与输出端/芯片选择输出	
67	P80/RDY	通用输入与输出端/外部就绪信号输入	
68	P81/$\overline{\text{BGRNT}}$	通用输入与输出端/外部总线打开应答输出	
69	P82/BRQ	通用输入与输出端/外部总线打开请求输入	
70	$\overline{\text{RD}}$	外部总线读选通输出	
71	UUB/WR0	16 位 SRAM 的输入与输出掩码的上侧使能信号/外部总线写选通输出	
72	P85/ULB/WR1	通用输入与输出端/ 16 位的 SRAM 的输入与输出掩码的下侧使能信号/外部总线写选通输出	
73	NMI	请求输入	
74	VCCI	内部电源（1.8V）	
75	VSS	地	
76	INIT	外部复位输入（低电平，初始化设置）	
77	P90/SYSCLK	通用输入与输出端/系统时钟输出	
78	P91	通用输入与输出端	
79	P92/MCLK	通用输入与输出端/存储器时钟输出	
80	P93	通用输入与输出端	
81	P94/LBA/AS	通用输入与输出端/突发闪存 ROM 地址负载输出/地址选通输出	
82	P95/BAA	通用输入与输出端/突发闪存 ROM 地址提前输出	
83	P96	通用输入与输出端	
84	P97/WE	通用输入与输出端/写选通输出（为 16 位 SRAM）	
85	P20/D16	输入与输出端口（用于外部总线 8 位模式）/外部数据总线位 16（用于 16 位外部总线模式）	
86	P21/D17	输入与输出端口（用于外部总线 8 位模式）/外部数据总线位 17（用于 16 位外部总线模式）	
87	P22/D18	输入与输出端口（用于外部总线 8 位模式）/外部数据总线位 18（用于 16 位外部总线模式）	
88	P23/D19	输入与输出端口（用于外部总线 8 位模式）/外部数据总线位 19（用于 16 位外部总线模式）	
89	P24/D20	输入与输出端口（用于外部总线 8 位模式）/外部数据总线位 20（用于 16 位外部总线模式）	
90	P25/D21	输入与输出端口（用于外部总线 8 位模式）/外部数据总线位 21（用于 16 位外部总线模式）	
91	P26/D22	输入与输出端口（用于外部总线 8 位模式）/外部数据总线位 22（用于 16 位外部总线模式）	
92	P27/D23	输入与输出端口（用于外部总线 8 位模式）/外部数据总线位 23（用于 16 位外部总线模式）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
93	D24	外部数据总线位 24	
94	D25	外部数据总线位 25	
95	D26	外部数据总线位 26	
96	D27	外部数据总线位 27	
97	D28	外部数据总线位 28	
98	D29	外部数据总线位 29	
99	D30	外部数据总线位 30	
100	D31	外部数据总线位 31	
101	VSS	地	
102	A00	外部地址输出位 0	
103	A01	外部地址输出位 1	该集成电路为 32 位微处理器，采用 120 脚 LQFP 封装，应用电路见附图 2-330（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
104	A02	外部地址输出位 2	
105	A03	外部地址输出位 3	
106	A04	外部地址输出位 4	
107	A05	外部地址输出位 5	
108	A06	外部地址输出位 6	
109	A07	外部地址输出位 7	
110	VCC	电源	
111	A08	外部地址输出位 8	
112	A09	外部地址输出位 9	
113	A10	外部地址输出位 10	
114	A11	外部地址输出位 11	
115	A12	外部地址输出位 12	
116	A13	外部地址输出位 13	
117	A14	外部地址输出位 14	
118	A15	外部地址输出位 15	
119	VSS	地	
120	P60/A16	输入与输出端口/外部地址输出位 16	

（380）MBM29LV800TA

引脚号	引脚符号	引 脚 功 能	备　注
1	A15	地址信号输入	该集成电路为存储器，采用 48 脚 TSOP 封装，应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上
2	A14	地址信号输入	
3	A13	地址信号输入	
4	A12	地址信号输入	
5	A11	地址信号输入	
6	A10	地址信号输入	
7	A9	地址信号输入	
8	A8	地址信号输入	
9	NC	空脚	
10	NC	空脚	
11	WE	写使能	
12	RES	复位	
13	NC	空脚	
14	NC	空脚	
15	RY/BY	就绪/忙信号	
16	A18	地址信号输入	
17	A17	地址信号输入	
18	A7	地址信号输入	
19	A6	地址信号输入	
20	A5	地址信号输入	
21	A4	地址信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
22	A3	地址信号输入	该集成电路为存储器，采用 48 脚 TSOP 封装，应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上
23	A2	地址信号输入	
24	A1	地址信号输入	
25	A0	地址信号输入	
26	CE	芯片使能	
27	VSS	地	
28	OE	输出使能	
29	D0	数据输入与输出	
30	D8	数据输入与输出	
31	D1	数据输入与输出	
32	D9	数据输入与输出	
33	D2	数据输入与输出	
34	D10	数据输入与输出	
35	D3	数据输入与输出	
36	D11	数据输入与输出	
37	VCC	电源	
38	D4	数据输入与输出	
39	D12	数据输入与输出	
40	D5	数据输入与输出	
41	D13	数据输入与输出	
42	D6	数据输入与输出	
43	D14	数据输入与输出	
44	D7	数据输入与输出	
45	D15/A-1	数据输入与输出/地址信号输入	
46	VSS	地	
47	BYTE	选择 8 位或 16 位模式	
48	A16	地址信号输入	

（381）MC14016BDR2

引脚号	引脚符号	引 脚 功 能	备 注
1	IN1	输入端	该集成电路为四路模拟开关/四复用器，采用 SOIC-14 封装，应用电路见附图 2-331（以应用在长虹 CHD-TM201F7P、LS07 机心液晶电视上为例）
2	OUT1	输出端	
3	OUT2	输出端	
4	IN2	输入端	
5	CON2	控制端	
6	CON3	控制端	
7	GND	地	
8	IN3	输入端	
9	OUT3	输出端	
10	OUT4	输出端	
11	IN4	输入端	
12	CON4	控制端	
13	CON1	控制端	
14	VCC	电源	

（382）MC14053BDR2G

引脚号	引脚符号	引 脚 功 能	备 注
1	Y1	开关输入与输出	该集成电路为模拟多路复用器/多路解复用器，应用电路见附图 2-332（以应用在 LG 55LD650 液晶电视上为例）
2	Y0	开关输入与输出	
3	Z1	开关输入与输出	
4	Z	公共端输入与输出	
5	Z0	开关输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
6	INH	禁止	该集成电路为模拟多路复用器/多路解复用器，应用电路见附图 2-332（以应用在 LG 55LD650 液晶电视上为例）
7	VEE	地（负电源）	
8	VSS	地	
9	C	控制端	
10	B	控制端	
11	A	控制端	
12	X0	开关输入与输出	
13	X1	开关输入与输出	
14	X	公共端输入与输出	
15	Y	公共端输入与输出	
16	VDD	电源	

（383）MC14066BDR2G

引脚号	引脚符号	引 脚 功 能	备　注
1	IN1	输入端	该集成电路为四路模拟开关/四复用器，应用电路见附图 2-333（以应用在 LG 52LG70ED-CA 液晶电视上为例）
2	OUT1	输出端	
3	OUT2	输出端	
4	IN2	输入端	
5	CONTROL2	控制端	
6	CONTROL3	控制端	
7	VSS	地	
8	IN3	输入端	
9	OUT3	输出端	
10	OUT4	输出端	
11	IN4	输入端	
12	CONTROL4	控制端	
13	CONTROL1	控制端	
14	VDD	电源	

（384）MC33262D

引脚号	引脚符号	引 脚 功 能	备　注
1	VOLTAGE FEEDBACK	电压反馈	该集成电路为有源功率因数控制器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-334（以应用在夏普 32BV6E 液晶电视上为例）
2	COMPENSATION	补偿	
3	MULTIPLIER INPUT	乘法器输入	
4	CURRENT SENSE INPUT	电流检测输入	
5	ZERO CURRENT DETECT INPUT	零电流检测输入	
6	GND	地	
7	DRIVE OUTPUT	驱动输出	
8	VCC	电源	

（385）MCZ3001D

引脚号	引脚符号	引 脚 功 能	备　注
1	VSENSE	电压检测	该集成电路为电源控制 IC，应用电路见附图 2-335（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	F/B	反馈控制段	
3	CT	外接定时电容	
4	RT	外接定时电阻	
5	GND	地	
6	TIMER	定时器	
7	SS	软启动	
8	VCI	电源电压输入	
9	OCP	过流检测	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
10	VC2	电源电压输入	该集成电路为电源控制 IC，应用电路见附图 2-335（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
11	P-GND	地	
12	VG	开关管栅极激励输出	
13	NC	空脚	
14	VB	基准电压	
15	VS	开关管源极	
16	CC	开关管栅极激励输出	
17	NC	空脚	
18	VD	开关管漏极输出	

（386）MD3221N

引脚号	引脚符号	引 脚 功 能	备 注
1	R/C	远程 ON/OFF 控制	该集成电路为 DC-DC 转换电源 IC，内部结构见附图 2-336，应用电路见附图 2-337（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	VREF	内部参考电压输出	
3	OSC	振荡频率选择	
4	GND	地	
5	LC	截止检测选择	
6	VCC	电源	
7	VBOOT	低边 MOSFET 驱动电路电源	
8	PGND1	低边 MOSFET 驱动电路地	
9	VGL	低边 MOSFET 栅极	
10	NC	空脚	
11	VOUT	输出端	
12	VOUT	输出端	
13	VOUT	输出端	
14	VOUT	输出端	
15	NC	空脚	
16	PGND2	地	
17	NC	空脚	
18	VDD	电源	
19	VDD	电源	
20	VDD	电源	
21	VDD	电源	
22	NC	空脚	
23	VGH	高边 MOSFET 栅极	
24	VB	高边 MOSFET 驱动电路电源	
25	OCL+	过电流+ VE 检测（检测外部检测电阻）	
26	GND	地	
27	OCL-	过电流- VE 检测（检测外部检测电阻）	
28	AMP OUT	内部误差放大输出	
29	AMP-	内部误差放大器反相输入	
30	AMP IN	内部电压检测电阻输出	
31	2.5V/3.3V	2.5V/3.3V 输出选择	
32	S/S	软启动电容式连接	

（387）MIC2009YM6-TR

引脚号	引脚符号	引 脚 功 能	备 注
1	VIN	电源输入	该集成电路为固定和可调电流限制配电开关，应用电路见附图 2-338（以应用在 LG 47LG60FR 液晶电视上为例）
2	GND	地	
3	ENABLE	开关使能	
4	FAULT	故障状态	
5	ILIMIT	转换速度控制	
6	VOUT	开关输出	

（388）MM1501XNRE

引脚号	引脚符号	引 脚 功 能	备　　注
1	SW	开关	该集成电路为视频开关，应用电路见附图 2-339（以应用在东芝 32WL48C 液晶电视上为例）
2	OUT	输出端	
3	VCC	电源	
4	IN2	输入端	
5	GND	地	
6	IN1	输入端	

（389）MM1501XNRE

引脚号	引脚符号	引脚功能	电压/V	备　　注
1	SW	开关	0.22	1. 封装：采用 6 脚 SOT－26 封装 2. 用途：视频 IC，它是视频/音频信号转换用的 2 个输入 1 个输出的系列视频开关，包括视频信号/色度信号用 75Ω 驱动器及 Y/C Mix 电路 3. 应用领域：电视、录像机、摄像机、数码相机及其他视听设备，应用电路见附图 2-340（以应用在东芝 37WL48R 液晶电视上为例） 4. 关键参数：工作电压为 4.5～13V 5. 此数据在东芝 37WL48R 液晶电视上测得
2	OUT	输出	2.31	
3	VCC	电源	5.13	
4	IN2	输入	3.04	
5	GND	地	0	
6	IN1	输入	3.01	

（390）MM1505XN

引脚号	引脚符号	引脚功能	备　　注
1	SW	开关信号	1. 封装：采用 6 脚 SOT－26 封装 2. 用途：视频 IC，它是视频/音频信号转换用的 2 个输入 1 个输出的系列视频开关，包括视频信号/色度信号用 75Ω 驱动器及 Y/C Mix 电路 3. 应用领域：电视、录像机、摄像机、数码相机及其他视听设备 4. 关键参数：工作电压为 4.5～13V 5. 应用电路见附图 2-341（以应用在东芝 37WL48R 液晶电视上为例）
2	OUT	输出端	
3	VCC	电源	
4	IN2	输入端	
5	GND	地	
6	IN1	输入端	

（391）MM1506XN

引脚号	引脚符号	引脚功能	电压/V	备　　注
1	SW	开关	4.69	1. 封装：采用 SOT－26 封装 2. 用途：视频/音频信号转换 3. 应用领域：电视，录像机，摄像机，数码相机及其他视听设备 4. 关键参数：工作电压为 4.5～13V 5. 此数据在夏普 LC－20B2EA 液晶电视上测得
2	OUT	输出	2.11	
3	VCC	电源	4.69	
4	IN2	输入	1.78	
5	GND	地	0	
6	IN1	输入	1.78	

（392）MM1519XQ

引脚号	引脚符号	引 脚 功 能	备　　注
1	L1	D 端线路输入（视频 1）	该集成电路为分量视频开关，采用 QFP-64B 封装，应用在 HDTV、SDTV 等其他视频设备上。应用电路见附图 2-342（以应用在东芝 26WL46C 液晶电视上为例）
2	L2	D 端线路输入（视频 1）	
3	L3	D 端线路输入（视频 1）	
4	VCC	电源	
5	Y	亮度输入（视频 2）	
6	GND	地	
7	Pb	Pb 输入（视频 2）	
8	GND	地	
9	Pr	Pr 输入（视频 2）	
10	SW	D 端开关线（视频 2）	
11	L1	D 端线路输入（视频 2）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
12	L2	D 端线路输入（视频 2）	
13	L3	D 端线路输入（视频 2）	
14	VCC	电源	
15	Y	亮度输入（视频 3）	
16	GND	地	
17	Pb	Pb 输入（视频 3）	
18	GND	地	
19	Pr	Pr 输入（视频 3）	
20	SW	D 端开关线（视频 3）	
21	L1	D 端线路输入（视频 3）	
22	L2	D 端线路输入（视频 3）	
23	L3	D 端线路输入（视频 3）	
24	DGND	地	
25	ADDRESS	从地址选择	
26	SDA	I^2C 总线数据输入	
27	SCL	I^2C 总线时钟输入	
28	DVCC	电源	
29	L3OUT	监视器线路输出	
30	L2OUT	监视器线路输出	
31	L1OUT	监视器线路输出	
32	MonSW	D 端开关线	
33	GND	地	
34	Pr OUT3	视频输出（Pr 信号）	
35	GND	地	
36	Pb OUT3	视频输出（Pb 信号）	该集成电路为分量视频开关，采用 QFP-64B 封装，应用在 HDTV、SDTV 等其他视频设备上。应用电路见附图 2-342（以应用在东芝 26WL46C 液晶电视上为例）
37	GND	地	
38	YOUT3	视频输出（Y 信号）	
39	VCC	电源	
40	Pr OUT2	视频输出（Pr 信号）	
41	GND	地	
42	Pb OUT2	视频输出（Pb 信号）	
43	GND	地	
44	YOUT2	视频输出（Y 信号）	
45	VCC	电源	
46	Pr OUT1	视频输出（Pr 信号）	
47	GND	地	
48	Pb OUT1	视频输出（Pb 信号）	
49	GND	地	
50	YOUT1	视频输出（Y 信号）	
51	AVCC	电源	
52	VCC	电源	
53	Y	亮度输入（调谐器）	
54	GND	地	
55	Pb	Pb 输入（调谐器）	
56	GND	地	
57	Pr	Pr 输入（调谐器）	
58	VCC	电源	
59	Y	亮度输入（视频 1）	
60	GND	地	
61	Pb	Pb 输入（视频 1）	
62	GND	地	
63	Pr	Pr 输入（视频 1）	
64	SW	D 端开关线（视频 1）	

（393）MM1616

引脚号	引脚符号	引脚功能	备　注
1	GND	地	1. 封装：采用 CMP－4A 封装 2. 用途：可见校正光传感器集成电路 3. 应用领域：液晶电视、等离子电视、笔记本电脑、玩具 4. 关键参数：工作电压为 2～7V、工作温度范围为−30～+85℃、功耗为 70W
2	GND	地	
3	VCC	电源	
4	OUT	输出	

（394）MM1631 AJBE

引脚号	引脚符号	引脚功能	备　注
1	L3	左声道输入	该集成电路是一种具有 I^2C 总线控制功能的多路音频开关转换电路，应用电路见附图 2-343（以应用在东芝 32WL48C 液晶电视上为例）
2	R3	右声道输入	
3	L4	左声道输入	
4	R4	右声道输入	
5	L5	左声道输入	
6	R5	右声道输入	
7	L6	左声道输入	
8	R6	右声道输入	
9	L7	左声道输入	
10	R7	右声道输入	
11	L8	左声道输入	
12	R8	右声道输入	
13	L9	左声道输入	
14	R9	右声道输入	
15	L10	左声道输入	
16	R10	右声道输入	
17	L11	左声道输入	
18	R11	右声道输入	
19	BIAS	偏置电压控制	
20	MUTE	静音控制	
21	ADR	地址选择	
22	SDA	I^2C 串行数据	
23	SCL	I^2C 串行时钟	
24	GND	地	
25	ROUT3	右声道输出	
26	LOUT3	左声道输出	
27	ROUT2	右声道输出	
28	LOUT2	左声道输出	
29	ROUT1	右声道输出	
30	LOUT1	左声道输出	
31	VCC	电源	
32	VCC	电源	
33	L1	左声道输入	
34	R1	右声道输入	
35	L2	左声道输入	
36	R2	右声道输入	

（395）MM3286CFBE

引脚号	引脚符号	引 脚 功 能	备　注
1	SDA	串行数据	该集成电路为存储器，应用电路见附图 2-344（以应用在 LG 52LG70ED-CA 液晶电视上为例）
2	SCL	串行时钟	
3	OS	开漏输出	
4	GND	地	
5	A2	地址信号	
6	A1	地址信号	
7	A0	地址信号	
8	VDD	电源	

（396）MM502

引脚号	引脚名称	引脚功能	备注
1	DA2（LED R）	待机红灯控制	该集成电路为微处理器，MM502 内置 8051 内核及 128KB 的可编程 FlashROM，支持数字信号输入，可直接进行硬件的在线编程。以应用在长虹 LS10 机心液晶电视上为例
2	DA1（LED G）	开机绿灯控制	
3	DA0（ALE）	MCU 总线地址锁信号	
4	VDD3	3.3V 内核供电（未使用）	
5	HSDA2	I^2C 总线 2 的数据信号	
6	HSCL2	I^2C 总线 2 的时钟信号	
7	RST	IC 复位端	
8	VDD	+5V 供电端	
9	P6.3（DPF-Ctrl）	DPF 组件转换控制	
10	VSS	地	
11	X2	晶振端口	
12	X1	晶振端口	
13	ISDA	主 I^2C 总线数据输入/输出	
14	ISCL	主 I^2C 总线时钟信号输出	
15	P4.2（PEN）	上屏电压控制端	
16	P6.2（DPF-IR）	DPF 遥控信号输出端口	
17，18	P1.0-P1.1（BUD0-BUD1）	数据流信号	
19	MIR	遥控输入信号	
20，21	P1.2-P1.3（BUD2-BUD3）	DDR 总线输出信号	
22	P1.4（WRZ）	MCU 总线写控制	
23	P1.5（RDZ）	MCU 总线读控制	
24	P1.6（SPISO）	SPI 总线数据输出，外接程序存储器	
25	P1.7（SPISCK）	SPI 总线时钟，外接程序存储器	
26	P6.0（KEY1）	按键输入信号	
27	P6.1（KEY0）	按键输入信号	
28	MRXD	数据接收	
29	MTXD	数据发送	
30	P6.4（BKLON）	背光灯开关控制	
31	P6.5（STANDBY）	待机控制	
32	P6.6（SPISI）	SPI 总线数据输入，外接程序存储器	
33	P6.7（SPICE#）	SPI 总线片选，外接程序存储器	
34	DA6（RST MST）	主 IC（MST5151）复位控制信号输出	
35	DA7（RSTn）	解码器（SAA7117AH）复位控制信号输出	
36	P4.0（HPLUG）	HDMI 热插拔信号	
37	P4.1（PLUG-VGA）	VGA 端口脱机检测输入	
38	DA8（A-SW0）	音频选择输出信号	
39	DA9（A-SW1）	音频选择输出信号	
40	DA5（MUTE）	静音控制信号	
41，42	MT SW0，1	主调谐器控制信号（用于转换伴音制式）	
43，44	PT SW0，1	子调谐器控制信号（用于转换伴音制式）	

（397）MP1410E

引脚号	引脚符号	引脚功能	电压/V	电阻/kΩ $R+$/$R-$	备注
1	BS	高端栅极驱动提升输入	10.01	200.01/8.51	1. 封装：采用 8 脚 PDIP 封装 2. 用途：电源控制芯片 3. 应用领域：电视（如康佳 LC-TM3008 液晶电视、康佳 LC-TM2018 等电视）、DVD、PC 等产品上 4. 关键参数：工作温度范围为 −20～+85℃、宽输入电源电压为 4.7～15V、输出电压可调节范围为 1.22～13V 5. 此数据在康佳 LC－TM2018 电视上测得
2	VCC	电源输入	11.51	8.52/6.01	
3	SW	开关电源输出	5.22	0.71/0.52	
4	GND	地	0	0/0	
5	FB	反馈输出	0.92	7.51/7.01	
6	COMP	补偿端	1.32	16.02/9.0	
7	EN	允许输入端	0.22	∞/9.01	
8	NC	空脚	0	∞/∞	

（398）MP1410ES

引脚号	引脚符号	引 脚 功 能	备 注
1	BS	自举升压（与 SW 脚相连一个 10nF 或更大的电容，以驱动内部 MOSFET）	该集成电路为单片降压 PWM 控制芯片，采用 SOP-8 封装，应用在康佳 LC32BT20 液晶电视上；互换或兼容的型号 ACT4060、LM2596、TD1410
2	IN	电源电压输入（输入电压范围 4.75～15V）	
3	SW	开关电源输出（此脚需要连接到 LC 输出滤波器和自举电容上）	
4	GND	地	
5	FB	反馈（此脚通过电阻分压器与 SW 输出的系统电压相连。通过调整该脚电阻分压器，可以改变输出电压）	
6	COMP	补偿（连接一个串联的 RC 到 GND 脚，以补偿调节控制回路）	
7	EN	使能输入（此脚电压高压 2.53V 芯片开启，低压 2.3V 停止工作）	
8	NC	空脚	

（399）MP1411

引脚号	引脚符号	引 脚 功 能	备 注
1	NC1	空脚	该集成电路为内置 MOSFET 的单片降压型开关模式 DC-DC 转换器，输入工作电源范围为 4.75~18V，输出可调范围为 0.92~16V。应用在 TCL 王牌 L40E77（MS91A 机心）、MC77 机心等液晶电视上，应用电路见附图 2-345（以应用在 TCL MC77 机心液晶上为例）
2	BS	自举电容	
3	NC2	空脚	
4	IN	电源输入	
5	SW	开关输出	
6	GND	地	
7	FB	反馈	
8	COMP	补偿	
9	EN	使能	
10	SS	软启动	

（400）MP1430

引脚号	引脚符号	引 脚 功 能	备 注
1	BS	自举升压	该集成电路为电源 DC/DC 芯片，采用 8 脚 SOIC 封装，应用在康佳 LC46TS86BN 液晶电视上。典型应用电路见附图 2-346
2	IN	电源电压输入	
3	SW	开关电源输出（此脚需要连接到 LC 输出滤波器和自举电容上）	
4	GND	地	
5	FB	反馈（此脚通过电阻分压器与 SW 输出的系统电压相连）	
6	COMP	补偿（连接一个串联的 RC 到 GND 脚，以补偿调节控制回路）	
7	EN	使能输入（高电平开启，低电平关闭）	
8	SS	软启动控制输入（此脚外接电容器用于控制软启动时间）	

（401）MP1482DS

引脚号	引脚符号	引 脚 功 能	备 注
1	BS	高侧门驱动升压输入	MP1482DS 是一种单片同步降压稳压器，它集成了两个 130mΩ的 MOSFET，并提供 2A 的连续负载电流，能在较宽的输入电压范围（4.75～18V）工作；采用 8 引脚 SOIC 封装，应用在康佳 LC32FS81B、长虹 LS30 机心等液晶电视上；内部框图及应用电路见附图 2-347（以应用在长虹 LS30 机心液晶电视上为例）
2	IN	电源输入	
3	SW	电源开关输出	
4	GND	地	
5	FB	反馈输入	
6	COMP	补偿节点	
7	EN	使能输入	
8	SS	软启动控制输入	

（402）MP1484

引脚号	引脚符号	引 脚 功 能	备　　注
1	BS	高侧门驱动升压输入	MP1484 是 MPS（美国芯源）公司生产的2A/23V/340kHz 同步降压稳压器。它集成了 85mΩ MOSFET，输入电压范围为 4.75～23V，续负载电流为 3A。在开通和关断模式下，电源电流降至 1μA 以下，可调节的软启动可防止涌流。采用 SOIC8N 封装，其应用电路见附图 2-348（以应用在创维 65E99RS、8A03 机心液晶电视上为例）
2	VIN	电源输入	
3	SW-OUT	电源开关输出	
4	GND	地	
5	FEEDBACK	反馈输入	
6	COMP	补偿节点	
7	ENABLE	使能输入	
8	SS	软启动控制输入	

（403）MP1494

引脚号	引脚符号	引 脚 功 能	备　　注
1	AAM	超前的异步调制	高效率 16V/2A/500kHz 的同步降压转换器，采用 8 脚 TSOT-23 封装，应用在 TCL　LED32C500（MS82D 机心）、TCL L32M02（MS82C 机心）等液晶电视上。典型应用电路见附图 2-349
2	IN	电源电压	
3	SW	开关输出	
4	GND	地	
5	BST	升压	
6	EN/SYNC	使能/同步	
7	VCC	电源	
8	FB	反馈	

（404）MP1540

引脚号	引脚符号	引 脚 功 能	备　　注
1	SW	功率开关输出	该集成电路为 1.3MHz、18V 升压转换器，采用 TSOT23-5 封装，应用在 TCL L46P11FBDE（MS48IS 机心）液晶电视上。典型应用电路见附图 2-350
2	GND	地	
3	FB	反馈	
4	EN	调节器 ON/OFF 控制输入	
5	IN	输入电源	

（405）MP1580

引脚号	引脚符号	引 脚 功 能	备　　注
1	BS	自举	该集成电路为降压转换器，采用 PDIP8 脚封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-351（以应用在夏普 32BV6E 液晶电视上为例）
2	IN	电源输入	
3	SW	开关	
4	GND	地	
5	FB	反馈	
6	COMP	补偿	
7	EN	使能（欠电压锁定）	
8	SYNC	同步输入	

（406）MP1582

引脚号	引脚符号	引 脚 功 能	备　　注
1	SW	开关	该集成电路为 2A、 28V、1.5MHz 降压转换器，采用 SOIC8 封装，应用在 TCL L32E09（MS82D 机心）液晶电视上。典型应用电路见附图 2-352
2	EN	使能输入	
3	COMP	补偿	
4	FB	反馈	
5	GND	地	
6	FREQ	开关频率程序输入	
7	VIN	输入电源	
8	BST	升压	

（407）MP1583DN

引脚号	引脚符号	引 脚 功 能	备　　注
1	BS	高边门驱动推进输入	该 IC 为降压型转换器，应用在 LG RT-15LA70、夏普 LC-32BV6E 等液晶电视上 内部框图见附图 2-353，应用电路见附图 2-354（以应用在夏普 LC-32BV6E 液晶电视上为例）
2	IN	输入端	
3	SW	开关输出	
4	GND	地	
5	FB	反馈输入	
6	COMP	补偿	
7	EN	使能输入	
8	SS	软启动控制输入	

（408）MP1584/EN

引脚号	引脚符号	引 脚 功 能	备　　注
1	SW	DC-DC 转换输出	MP1584/EN 是降压 DC-DC 电源转换 IC，最大输出电流为 3.0A，输入电压范围宽达 4.5~28V，输出电压范围为 0.8~30V；LS30 机心使用输入电压为+24V，输出电压为+12.0V；内部框图及应用电路见附图 2-355（以应用在长虹 LS30 机心液晶电视上为例）
2	EN	IC 启动开关控制（高电平有效）	
3	COMP	补偿（用于误差放大输出的补偿）	
4	FB	反馈（用于误差放大输入）	
5	GND	地	
6	FREQ	频率控制脚(用于控制 DC-DC 开关信号的频率)	
7	VIN	电压输入	
8	BST	开关自举输入	

（409）MP1593DN

引脚号	引脚符号	引 脚 功 能	备　　注
1	BS	高侧门驱动升压输入	该集成电路为同步降压稳压器，应用电路见附图 2-356（以应用在 TCL MS06 机心电视上为例）
2	IN	电源输入	
3	SW	电源开关输出	
4	GND	地	
5	FB	反馈输入	
6	COMP	补偿节点	
7	EN	使能输入	
8	SS	软启动控制输入	

（410）MP1842

引脚号	引脚符号	引 脚 功 能	备　　注
1	BST	高侧门驱动升压输入	该集成电路为同步降压稳压器，应用在长虹 LS15 机心液晶电视上
2	VCC	电源（4.75~18V）	
3	OUT	电压输出，外接 LC 滤波器	
4	GND	地	
5	FB	反馈输入	
6	COMP	补偿	
7	EN	使能输入	
8	SS	软启动控制输入	

（411）MP2108DQ

引脚号	引脚符号	引 脚 功 能	备　　注
1	BST	高边栅极驱动升压输入	该集成电路为 2A、6V、720kHz 同步降压转换器，应用电路见附图 2-357（以应用在 LG 55LD650 液晶电视上为例）
2	VIN	电源输入	
3	LX	电感器连接	
4	PGND	地	
5	SGND	地	
6	SS	软启动控制输入	
7	FB	反馈	
8	COMP	补偿节点	
9	VREF	参考电压	
10	RUN	使能/欠电压锁定	

（412）MP2208DL-LF-Z

引脚号	引脚符号	引 脚 功 能	备　　注
1	AGND	地	该集成电路为开关变换器、稳压器与控制器，应用电路见附图 2-358（以应用在 LG 55LD650 液晶电视上为例）
2	SS	软启动控制输入	
3	PGND1	地	
4	SW1	开关输出	
5	IN1	输入端	
6	NC	空脚	
7	BS	高侧门驱动升压输入	
8	VCC	电源	
9	POK	输出电压检测	
10	IN2	输入端	
11	SW2	开关输出	
12	PGND2	地	
13	EN/SYNC	使能输入/同步信号	
14	FB	反馈	

（413）MP2212DN

引脚号	引脚符号	引 脚 功 能	备　　注
1	FB	反馈信号	该集成电路为降压转换器，应用电路见附图 2-359（以应用在 LG 55LD650 液晶电视上为例）
2	GND	地	
3	IN	输入端	
4	BS	自举	
5	VCC	电源	
6	SW_1	开关	
7	SW_2	开关	
8	EN/SYNC	使能/频率同步输入	

（414）MP2270

引脚号	引脚符号	引 脚 功 能	备　　注
1	BS	高侧门驱动升压输入	该集成电路是一个 2A/ 8V/700kHz 降压型的 DC-DC，应用在海信 TLM4236P、TLM42V68PR 等液晶电视上。应用电路见附图 2-360（以应用在海信 TLM4236P 液晶电视上为例）
2	NC	空脚	
3	SW	开关输出	
4	NC	空脚	
5	IN	电源输入	
6	EN	使能输入	
7	NC	空脚	
8	GND	地	
9	NC	空脚	
10	FB	反馈	

（415）MP2301E

引脚号	引脚符号	引 脚 功 能	备　　注
1	BS	自举	该集成电路为降压稳压器，见附图 2-361
2	VIN	电源电压输入	
3	SW	开关输出	
4	GND	地	
5	FB	反馈	
6	COMP	环路补偿输入	
7	EN	ON/OFF 控制输入	
8	SS	软启动控制输入	

（416）MP2307DN

引脚号	引脚符号	引 脚 功 能	备　　注
1	BS	自举升压	该集成电路为 3A/23V/340kHz 同步整流降压转换器，采用 8 脚 SOIC 封装，应用在康佳 LC46TS86BN 液晶电视上；MP2307DN 和 AP3503 可以相互代换（注：MP2307DN 和 AP3503 底部有裸露焊盘，可接地或悬空不连接）；典型应用电路见附图 2-362，内部框图见附图 2-363
2	IN	电源电压输入	
3	SW	开关电源输出(此脚需要连接到 LC 输出滤波器和自举电容上)	
4	GND	地	
5	FB	反馈（此脚通过电阻分压器与 SW 输出的系统电压相连）	
6	COMP	补偿（连接一个串联的 RC 到 GND 脚，以补偿调节控制回路）	
7	EN	使能输入（高电平开启，低电平关闭）	
8	SS	软启动控制输入（此脚外接电容器用于控制软启动时间）	

（417）MP2355DN-LF-Z

引脚号	引脚符号	引 脚 功 能	备　　注
1	SS	软启动控制输入	MP2355DN-LF-Z 是一个降压稳压器，应用电路见附图 2-364（以应用在 LG47LG60FR 液晶电视上为例）
2	BST	高边栅极驱动升压输入	
3	VIN	电源输入	
4	LX	电源开关输出	
5	GND	地	
6	FB	反馈输入	
7	COMP	补偿节点	
8	RUN	使能/欠电压锁定	

（418）MP2359

引脚号	引脚符号	引 脚 功 能	备　　注
1	BST	自举	MP2359 是单片降压开关模式转换器，带有一个内置的功率 MOSFET，采用 SOT23 - 6 封装，应用在长虹 LT42710FHD（LS20A 机心）液晶电视上。内部框图见附图 2-365
2	GND	地	
3	FB	反馈	
4	EN	开关控制输入	
5	IN	电源电压输入	
6	SW	开关输出	

（419）MP2367DN

引脚号	引脚符号	引 脚 功 能	备　　注
1	BS	自举	MP2367DN 是降压稳压器，应用电路见附图 2-366（以应用在夏普 LC-42D43U 液晶电视上为例）
2	VIN	电源电压输入	
3	SW	开关输出	
4	GND	地	
5	FB	反馈	
6	COMP	环路补偿输入	
7	EN	ON/OFF 控制输入	
8	SS	软启动控制输入	

（420）MP6211DH

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路为限流配电开关，应用电路图见附图 2-367[以应用在 LD91A 机心（32LG2100、32LG2100-ZA）上为例]
2	IN1	输入电压（2.7~5.5V）	
3	IN2	输入电压（2.7~5.5V）	
4	EN	使能输入	
5	$\overline{\text{FLAG}}$	输入至输出过电流	
6	OUT1	配电开关输出	
7	OUT2	配电开关输出	
8	OUT3	配电开关输出	

（421）MP6231DN

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路为电源管理 IC，应用电路见附图 2-368（以应用在康佳 LED32MS92C、6M48 机心液晶电视上为例）
2	IN	输入端	
3	ENA	使能输入	
4	ENB	使能输入	
5	$\overline{\text{FLAGB}}$	标志引脚	
6	OUTB	输出端	
7	OUTA	输出端	
8	$\overline{\text{FLAGA}}$	标志引脚	

（422）MP7722

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	该 IC 为单端音频放大器，采用 20 脚 TSSOP 封装，VDD 电压为 9.5～24V，应用在厦华液晶 HU 机心上
2	REF1	放大器 1 参考	
3	IN1	放大器 1 输入	
4	AGND1	地	
5	NC	空脚	
6	EN1	使能输入 1	
7	IN2	放大器 2 输入	
8	REF2	放大器 2 参考	
9	AGND2	模拟地	
10	EN2	使能输入 2	
11	NC	空脚	
12	BS2	高边 MOSFET 推进输入（放大器 2）	
13	VDD2	电源	
14	SW2	开关输出（放大器 2）	
15	PGND2	地	
16	NC	空脚	
17	BS1	高边 MOSFET 推进输入（放大器 1）	
18	VDD1	电源	
19	SW1	开关输出（放大器 1）	
20	PGND1	地	

（423）MP8706EN-C247-LF-Z

引脚号	引脚符号	引 脚 功 能	备　　注
1	IN	电源电压输入	该集成电路为电源管理 IC，应用电路见附图 2-369（以应用在 LG 55LD650 液晶电视上为例）
2	SW1	开关输出	
3	SW2	开关输出	
4	BST	升压	
5	EN/SYNC	使能/同步信号	
6	FB	反馈	
7	VCC	电源	
8	GND	地	

（424）MP8708EN

引脚号	引脚符号	引 脚 功 能	备　　注
1	IN	电源电压输入	该集成电路为电源管理 IC，采用 SOIC8E 封装。应用在创维 8M40（24E61HR）机心液晶电视上（此 IC 为大电流，专用于配 5V 创维屏），完成 12V 转 5V，最高可输出 4A 的电流，输入电压范围为 4. 5～16V。应用电路见附图 2-370（以应用在创维 8M40 机心上为例）
2	SW	开关输出	
3	SW	开关输出	
4	BST	升压	
5	EN/SYNC	使能/同步信号	
6	FB	反馈	
7	VCC	偏置电源	
8	GND	地	

（425）MP9583

引脚号	引脚符号	引 脚 功 能	备　　注
1	BS	自举电容	MP9583 是一个内置功率 MOSFET 的单片降压型开关模式 DC-DC 转换器，它在较宽的输入电源范围内可得到 3A 的连续输出电流，并具有极好的负载能力和线性调节性。输入工作电源范围为 4.75～23V，输出可调范围为 1.22～21V。应用在 TCL MC77 机心液晶电视上。内部框图见附图 2-371
2	IN	电源输入	
3	SW	开关输出	
4	GND	地	
5	FB	反馈	
6	COMP	补偿	
7	EN	使能	
8	SS	软启动	

（426）MPS1482

引脚号	引脚符号	引 脚 功 能	备　　注
1	BS	高侧门驱动升压输入	该集成电路为同步降压稳压器，应用在海信 TLM37V88P 液晶电视上
2	IN	电源输入	
3	SW	电源开关输出	
4	GND	地	
5	FB	反馈输入	
6	COMP	补偿节点	
7	EN	使能输入	
8	SS	软启动控制输入	

（427）MS81V26000-12TB

引脚号	引脚符号	引 脚 功 能	备　　注
1	VCC	电源	该集成电路为场存储器，采用 100 脚 TQFP 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-372（以应用在夏普 32BV6E 液晶电视上为例）
2	DI3	数据输入	
3	DI2	数据输入	
4	DI1	数据输入	
5	DI0	数据输入	
6	VSS	地	
7	WAD	写地址输入	
8	IE	输入使能	
9	WE	写使能	
10	RSTW	写复位时钟	
11	VCC	电源	
12	SWCK	串行写时钟	
13	VSS	地	
14	SRCK	串行读时钟	
15	VCC	电源	
16	RSTR	读复位时钟	
17	RE	读使能	
18	OE	输出使能	
19	RAD	读地址输入	
20	VSS	地	
21	DI12	数据输入	
22	DI13	数据输入	
23	DI14	数据输入	
24	DI15	数据输入	
25	VCC	电源	
26	VSS	地	
27	DI16	数据输入	
28	DI17	数据输入	
29	DI18	数据输入	
30	DI19	数据输入	
31	VSS	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
32	DI20	数据输入	
33	DI21	数据输入	
34	DI22	数据输入	
35	DI23	数据输入	
36	VSS	地	
37	VCC	电源	
38	NC	空脚	
39	NC	空脚	
40	VSS	地	
41	VCC	电源	
42	VSSQ	地	
43	DO23	数据输出	
44	DO22	数据输出	
45	VCCQ	电源	
46	DO21	数据输出	
47	DO20	数据输出	
48	VSSQ	地	
49	DO19	数据输出	
50	DO18	数据输出	
51	VCC	电源	
52	VCCQ	电源	
53	DO17	数据输出	
54	DO16	数据输出	
55	VSSQ	地	
56	VSS	地	
57	DO15	数据输出	该集成电路为场存储器，采用 100 脚 TQFP 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-372（以应用在夏普 32BV6E 液晶电视上为例）
58	DO14	数据输出	
59	VCCQ	电源	
60	DQ13	数据输出	
61	DQ12	数据输出	
62	VCC	电源	
63	VSSQ	地	
64	VSS	地	
65	DO0	数据输出	
66	DO1	数据输出	
67	VCCQ	电源	
68	DO2	数据输出	
69	DO3	数据输出	
70	VSS	地	
71	VSSQ	地	
72	DO4	数据输出	
73	DO5	数据输出	
74	VCCQ	电源	
75	VCC	电源	
76	DO6	数据输出	
77	DO7	数据输出	
78	VSSQ	地	
79	DO8	数据输出	
80	DO9	数据输出	
81	VCCQ	电源	
82	DO10	数据输出	
83	DO11	数据输出	
84	VSSQ	地	
85	VCC	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
86	VSS	地	该集成电路为场存储器，采用 100 脚 TQFP 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-372（以应用在夏普 32BV6E 液晶电视上为例）
87	NC	空脚	
88	NC	空脚	
89	VCC	电源	
90	VSS	地	
91	DI11	数据输入	
92	DI10	数据输入	
93	DI9	数据输入	
94	DI8	数据输入	
95	VSS	地	
96	DI7	数据输入	
97	DI6	数据输入	
98	DI5	数据输入	
99	DI4	数据输入	
100	VSS	地	

（428）MSD116L

引脚号	引脚符号	引 脚 功 能	备　注
1	BINP	VGA 模拟蓝基色输入	该集成电路为图像处理主控芯片，采用 256 脚 LQFP 封装，它集成有传输流解复用器、MPEG2 视音频解码器、带梳状滤波器的 2D 视频信号解码器、2D 隔行逐行转换器、微控制器（MCU）和 OSD 产生器、BTSC 丽音解码器、高性能的 2 路 10 位 ADC、高性能的图像缩放模块、LVDS 信号发送器等功能模块
2	SOGIN1	通道 1 绿同步分离输入	
3	GINP	VGA 模拟绿基色输入	
4	RINP	VGA 模拟红基色输入	
5	GND	地	
6	AVDD_ADC	ADC 电源（3.3V）	
7	VSYNC1	场同步信号	
8	HSYNC1	行同步信号	
9	HSYNC0	行同步信号	
10	VSYNC0	场同步信号	
11	PBINP	模拟 Pb 输入	
12	VCOMB	公共负输入（为蓝 ADC）	
13	SOGIN0	通道 0 绿同步分离输入	
14	YINP	模拟 Y 输入	
15	VCOMG	公共负输入（为绿 ADC）	
16	PRINP	模拟 Pr 输入	
17	VCOMR	公共负输入（为红 ADC）	
18	REFM	内部 ADC 底部退耦	
19	REFP	内部 ADC 顶部退耦	
20	VCLAMP	CVBS/YC 模式钳位电压旁路	
21	GND	地	
22	AVDD_ADC	ADC 电源（3.3V）	
23	C0INP	模拟色度输入（为 TV S-视频 0）	
24	YS0INP	模拟亮度输入（为 TV S-视频 0）	
25	C1INP	模拟色度输入（为 TV S-视频 1/模拟复合电视 CVBS4 的输入）	
26	YS1INP	模拟亮度输入（为 TV S-视频 0）/模拟色度输入（为 TV CVBS3）	
27	VCOMY	色度负输入（为亮度 ADC）	
28	CVBS3	模拟复合输入（为 TV CVBS3）	
29	CVBS2	模拟复合输入（为 TV CVBS2）	
30	CVBS1	模拟复合输入（为 TV CVBS1）	
31	CVBS0	模拟复合输入（为 TV CVBS0）	
32	CVBSOUT	CVBS 输出缓冲（来自 CVBS 输入）	
33	DDC_SCL	显示数据通道时钟（为 D-SUB 输入）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
34	DDC_SDA	显示数据通道数据（为 D-SUB 输入）	
35	DDC_ROMSCL	显示数据通道 ROM 时钟（为 D-SUB 输入）	
36	DDC_ROMSDA	显示数据通道 ROM 数据（为 D-SUB 输入）	
37	NC	空脚	
38	NC	空脚	
39	NC	空脚	
40	NC	空脚	
41	GPIO_P10	通用输入与输出	
42	GPIO_P11	通用输入与输出	
43	GPIO_P12	通用输入与输出	
44	GPIO_P13	通用输入与输出	
45	GPIO_P14	通用输入与输出	
46	GPIO_P15	通用输入与输出	
47	GPIO_P16	通用输入与输出	
48	GPIO_P17	通用输入与输出	
49	GND	地	
50	SIF0M	参考地（为 SIF 音频输入通道 0）	
51	SIF0P	SIF 音频输入通道 0	
52	AVDD_SIF	SIF 电源（3.3V）	
53	SIF1P	SIF 音频输入通道 1	
54	SIF1M	参考地（为 SIF 音频输入通道 1）	该集成电路为图像处理主控芯片，采用 256 脚 LQFP 封装，它集成有传输流解复用器、MPEG2 视音频解码器、带梳状滤波器的 2D 视频信号解码器、2D 隔行逐行转换器、微控制器（MCU）和 OSD 产生器、BTSC 丽音解码器、高性能的 2 路 10 位 ADC、高性能的图像缩放模块、LVDS 信号发送器等功能模块
55	UART_TX	通用异步发送	
56	UART_RX	通用异步接收	
57	IRIN	IR 接收输入	
58	INT	MCU 总线中断	
59	SCLM	I^2C 主时钟	
60	SDAM	I^2C 主数据	
61	NC	空脚	
62	GND	地	
63	GND	地	
64	AUVRM	负参考电压（为音频 ADC）	
65	AUVRP	正参考电压（为音频 ADC）	
66	AUVAG	参考电压（为音频公共模式）	
67	AVDD_AU	音频电源（3.3V）	
68	AUL0	左通道 0 音频线输入	
69	AUR0	右通道 0 音频线输入	
70	AUL1	左通道 1 音频线输入	
71	AUR1	右通道 1 音频线输入	
72	AUCOM	参考地（为音频线输入）	
73	AUL2	左通道 2 音频线输入	
74	AUR2	右通道 2 音频线输入	
75	AUL3	左通道 3 音频线输入	
76	AUR3	右通道 3 音频线输入	
77	AUOUTL1	左通道 1 主音频输出	
78	AUOUTR1	右通道 1 主音频输出	
79	AUOUTL0	左通道 0 主音频输出	
80	AUOUTR0	右通道 0 主音频输出	
81	I2S_IN_BCK	音频位时钟输入	
82	I2S_IN_WS	字选择输入	
83	I2S_IN_SD	音频串行数据输入	
84	SPDIFI	S/PDIF 音频输入	
85	I2S_OUT_MCK	音频主时钟输出	
86	I2S_OUT_BCK	音频位时钟输出	
87	I2S_OUT_WS	字选择输出	
88	I2S_OUT_SD	音频串行数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
89	I2S_OUT_MUTE	音频输出静音控制	
90	SPDIFO	S/PDIF 音频输出	
91	VDDP	数字输入/输出电源（3.3V）	
92	GND	地	
93	GND	地	
94	VDDC	数字核心电源（1.8V）	
95	TSCLK	测试链路时钟信号	
96	TSDATA[7]	测试数据并行	
97	TSDATA[6]	测试数据并行	
98	TSDATA[5]	测试数据并行	
99	TSDATA[4]	测试数据并行	
100	TSDATA[3]	测试数据并行	
101	TSDATA[2]	测试数据并行	
102	TSDATA[1]	测试数据并行	
103	TSDATA[0]	测试数据并行	
104	TSVALID	测试有效数据	
105	TSSYNC	测试同步字节指示	
106	SDR_DQM[0]	SDRAM 数据掩膜（为低字节）	
107	SDR_DQ[0]	SDRAM 数据总线	
108	SDR_DQ[1]	SDRAM 数据总线	
109	SDR_DQ[2]	SDRAM 数据总线	该集成电路为图像处理主控芯片，采用 256 脚 LQFP 封装，它集成有传输流解复用器、MPEG2 视音频解码器、带梳状滤波器的 2D 视频信号解码器、2D 隔行逐行转换器、微控制器（MCU）和 OSD 产生器、BTSC 丽音解码器、高性能的 2 路 10 位 ADC、高性能的图像缩放模块、LVDS 信号发送器等功能模块
110	SDR_DQ[3]	SDRAM 数据总线	
111	SDR_DQ[4]	SDRAM 数据总线	
112	SDR_DQ[5]	SDRAM 数据总线	
113	SDR_DQ[6]	SDRAM 数据总线	
114	SDR_DQ[7]	SDRAM 数据总线	
115	VDDP	数字输入/输出电源（3.3V）	
116	GND	地	
117	SDR_DQ[8]	SDRAM 数据总线	
118	SDR_DQ[9]	SDRAM 数据总线	
119	SDR_DQ[10]	SDRAM 数据总线	
120	SDR_DQ[11]	SDRAM 数据总线	
121	SDR_DQ[12]	SDRAM 数据总线	
122	SDR_DQ[13]	SDRAM 数据总线	
123	SDR_DQ[14]	SDRAM 数据总线	
124	SDR_DQ[15]	SDRAM 数据总线	
125	SDR_DQM[1]	SDRAM 数据掩膜（为低字节）	
126	SDR_CKE	SDRAM 时钟使能	
127	AVDD_SDRPLL	SDRPLL 电源（3.3V）	
128	SDR_MCLK0	SDRAM 主时钟输出	
129	SDR_BA[1]	SDRAM 栈选择	
130	SDR_BA[2]	SDRAM 栈选择	
131	SDR_RASZ	SDRAM 行地址选通	
132	SDR_CASZ	SDRAM 列地址选通	
133	SDR_WEZ	SDRAM 写使能	
134	SDR_CSZ	SDRAM 芯片选择（低态有效）	
135	VDDP	数字输入/输出电源（3.3V）	
136	GND	地	
137	SDR_AD	SDRAM 地址总线	
138	SDR_AD	SDRAM 地址总线	
139	SDR_AD	SDRAM 地址总线	
140	SDR_AD	SDRAM 地址总线	
141	SDR_AD	SDRAM 地址总线	
142	SDR_AD	SDRAM 地址总线	
143	SDR_AD	SDRAM 地址总线	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
144	SDR_AD	SDRAM 地址总线	
145	SDR_AD	SDRAM 地址总线	
146	SDR_AD	SDRAM 地址总线	
147	SDR_AD	SDRAM 地址总线	
148	SDR_AD	SDRAM 地址总线	
149	SDR_DQM[2]	SDRAM 数据掩膜（为低字节）	
150	SDR_DQ[16]	SDRAM 数据总线	
151	SDR_DQ[17]	SDRAM 数据总线	
152	SDR_DQ[18]	SDRAM 数据总线	
153	SDR_DQ[19]	SDRAM 数据总线	
154	SDR_DQ[20]	SDRAM 数据总线	
155	SDR_DQ[21]	SDRAM 数据总线	
156	SDR_DQ[22]	SDRAM 数据总线	
157	SDR_DQ[23]	SDRAM 数据总线	
158	VDDP	数字输入/输出电源（3.3V）	
159	GND	地	
160	VDDC	数字核心电源（1.8V）	
161	SDR_DQ[24]	SDRAM 数据总线	
162	SDR_DQ[25]	SDRAM 数据总线	
163	SDR_DQ[26]	SDRAM 数据总线	
164	SDR_DQ[27]	SDRAM 数据总线	
165	SDR_DQ[28]	SDRAM 数据总线	该集成电路为图像处理主控芯片，采用 256 脚 LQFP 封装，它集成有传输流解复用器、MPEG2 视音频解码器、带梳状滤波器的 2D 视频信号解码器、2D 隔行逐行转换器、微控制器（MCU）和 OSD 产生器、BTSC 丽音解码器、高性能的 2 路 10 位 ADC、高性能的图像缩放模块、LVDS 信号发送器等功能模块
166	SDR_DQ[29]	SDRAM 数据总线	
167	SDR_DQ[30]	SDRAM 数据总线	
168	SDR_DQ[31]	SDRAM 数据总线	
169	SDR_DQM[3]	SDRAM 数据掩膜（为低字节）	
170	DREXT	参考电流发生器	
171	SCK	SPI 接口采样时钟	
172	SDI	SPI 接口数据输入	
173	SDO	SPI 接口数据输出	
174	CSZ	SPI 接口芯片选择	
175	GND	地	
176	VDDP	数字输入/输出电源（3.3V）	
177	LVA3P	LVDS A 线通道 3 正数据输出	
178	LVA3M	LVDS A 线通道 3 负数据输出	
179	LVACKP	LVDS A 线正时钟输出	
180	LVACKM	LVDS A 线负时钟输出	
181	LVA2P	LVDS A 线通道 2 正数据输出	
182	LVA2M	LVDS A 线通道 2 负数据输出	
183	LVA1P	LVDS A 线通道 1 正数据输出	
184	LVA1M	LVDS A 线通道 1 负数据输出	
185	LVA0P	LVDS A 线通道 0 正数据输出	
186	LVA0M	LVDS A 线通道 0 负数据输出	
187	LVB3P	LVDS B 线通道 3 正数据输出	
188	LVB3M	LVDS B 线通道 3 负数据输出	
189	LVBCKP	LVDS B 线正时钟输出	
190	LVBCKM	LVDS B 线负时钟输出	
191	GND	地	
192	VDDP	数字输入/输出电源（3.3V）	
193	AVDD_LPLL	LPLL 电源（3.3V）	
194	LVB2P	LVDS B 线通道 2 正数据输出	
195	LVB2M	LVDS B 线通道 2 负数据输出	
196	LVB1P	LVDS B 线通道 1 正数据输出	
197	LVB1M	LVDS B 线通道 1 负数据输出	
198	LVB0P	LVDS B 线通道 0 正数据输出	
199	LVB0M	LVDS B 线通道 0 负数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
200	VDDC	数字核心电源（1.8V）	
201	SAR0	SAR 低速 ADC 输入	
202	SAR1	SAR 低速 ADC 输入	
203	SAR2	SAR 低速 ADC 输入	
204	SAR3	SAR 低速 ADC 输入	
205	NC	空脚	
206	NC	空脚	
207	NC	空脚	
208	NC	空脚	
209	NC	空脚	
210	NC	空脚	
211	VDDP	数字输入/输出电源（3.3V）	
212	GND	地	
213	SDR1_AD[0]	SDRAM1 地址总线	
214	SDR1_AD[1]	SDRAM1 地址总线	
215	SDR1_AD[2]	SDRAM1 地址总线	
216	SDR1_AD[3]	SDRAM1 地址总线	
217	SDR1_AD[4]	SDRAM1 地址总线	
218	SDR1_AD[5]	SDRAM1 地址总线	
219	SDR1_AD[6]	SDRAM1 地址总线	
220	SDR1_AD[7]	SDRAM1 地址总线	
221	SDR1_AD[8]	SDRAM1 地址总线	
222	SDR1_AD[9]	SDRAM1 地址总线	该集成电路为图像处理主控芯片，采用 256 脚 LQFP 封装，它集成有传输流解复用器、MPEG2 视音频解码器、带梳状滤波器的 2D 视频信号解码器、2D 隔行逐行转换器、微控制器（MCU）和 OSD 产生器、BTSC 丽音解码器、高性能的 2 路 10 位 ADC、高性能的图像缩放模块、LVDS 信号发送器等功能模块
223	SDR1_AD[10]	SDRAM1 地址总线	
224	SDR1_AD[11]	SDRAM1 地址总线	
225	SDR1_CKE	SDRAM1 时钟使能	
226	SDR1_MCLK0	SDRAM1 主时钟输出	
227	SDR_WEZ	SDRAM1 写使能	
228	SDR1_DQM[0]	SDRAM1 数据掩膜（为低字节）	
229	SDR1_DQM[1]	SDRAM1 数据掩膜（为低字节）	
230	SDR1_CASZ	SDRAM1 列地址选通（低态有效）	
231	SDR1_RASZ	SDRAM1 行地址选通（低态有效）	
232	SDR1_BA[0]	SDRAM1 栈选择	
233	SDR1_BA[1]	SDRAM1 栈选择	
234	SDR1_DQ[0]	SDRAM1 数据总线	
235	SDR1_DQ[1]	SDRAM1 数据总线	
236	SDR1_DQ[2]	SDRAM1 数据总线	
237	SDR1_DQ[3]	SDRAM1 数据总线	
238	SDR1_DQ[4]	SDRAM1 数据总线	
239	SDR1_DQ[5]	SDRAM1 数据总线	
240	SDR1_DQ[6]	SDRAM1 数据总线	
241	GND	地	
242	SDR1_DQ[7]	SDRAM1 数据总线	
243	SDR1_DQ[8]	SDRAM1 数据总线	
244	VDDP	数字输入/输出电源（3.3V）	
245	SDR1_DQ[9]	SDRAM1 数据总线	
246	SDR1_DQ[10]	SDRAM1 数据总线	
247	SDR1_DQ[11]	SDRAM1 数据总线	
248	SDR1_DQ[12]	SDRAM1 数据总线	
249	SDR1_DQ[13]	SDRAM1 数据总线	
250	SDR1_DQ[14]	SDRAM1 数据总线	
251	SDR1_DQ[15]	SDRAM1 数据总线	
252	GND	地	
253	VDDC	数字核心电源（1.8V）	
254	AVDD_XTAL	XTAL 电源（3.3V）	
255	NC	空脚	
256	NC	空脚	

（429）MSD119

引脚号	引脚符号	引 脚 功 能	备　注
1	GND	地	
2	RXCN	DVI/HDMI 负时钟输入	
3	RXCP	DVI/HDMI 正时钟输入	
4	RX0N	DVI/HDMI 通道 0 负数据输入	
5	RX0P	DVI/HDMI 通道 0 正数据输入	
6	AVDD_DVI	DVI 电源（1.2V）	
7	RX1N	DVI/HDMI 通道 1 负数据输入	
8	RX1P	DVI/HDMI 通道 1 正数据输入	
9	AVSS_DVI	地	
10	RX2N	DVI/HDMI 通道 2 负数据输入	
11	RX2P	DVI/HDMI 通道 2 正数据输入	
12	HOTPLUG	G 连接热插检测输入	
13	REXT	外部电阻连接（390Ω）	
14	DDCDA_DA	HDCP 串行总线数据	
15	DDCDA_CK	HDCP 串行总线时钟	
16	HSYNC1	行同步/复合同步（通道 1）	
17	VSYNC1	场同步	
18	VCLP	CVBS/YC 模式钳位电压旁路	
19	REFP	内部 ADC 顶部退耦	
20	REFM	内部 ADC 底部退耦	
21	BIN1P	模拟蓝基色输入（通道 1）	
22	SOGIN1	绿同步输入（通道 1）	
23	GIN1P	模拟绿基色输入（通道 1）	
24	RIN1P	模拟红基色输入（通道 1）	该集成电路为 ATSC LCD/PDP DTV 处理器，应用电路见附图 2-373（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
25	BIN0M	参考地（模拟蓝基色输入）	
26	BIN0P	模拟蓝基色输入（通道 0）	
27	GIN0M	参考地（模拟绿基色输入）	
28	GIN0P	模拟绿基色输入（通道 0）	
29	SOGIN0	绿同步输入（通道 0）	
30	RIN0M	参考地（模拟红基色输入）	
31	RIN0P	模拟红基色输入（通道 0）	
32	AVDD_ADC2	电源	
33	AVSS_ADC2	地	
34	HSYNC0	行同步/复合同步（通道 0）	
35	VSYNC0	场同步（通道 0）	
36	C1（CVBS7P）	复合视频输入通道 7	
37	Y1（CVBS5P）	复合视频输入通道 5	
38	C0（CVBS6P）	复合视频输入通道 6	
39	Y0（CVBS4P）	复合视频输入通道 4	
40	CVBS3P	复合视频输入通道 3	
41	CVBS2P	复合视频输入通道 2	
42	CVBS1P	复合视频输入通道 1	
43	VCOM1	CVBS 视频输入参考地	
44	CVBS0P	复合视频输入通道 0	
45	VCOM0	CVBS 视频输入参考地	
46	AVDD_ADC	电源	
47	NC0	空脚	
48	CVBS_OUT	复合视频输出	
49	AVSS_CVBSO	地	
50	AVDD_SIF	电源	
51	SIF_INP	SIF 音频输入通道 1	
52	SIF_INM	参考地（SIF 音频输入通道 1）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	VDDC	电源	
54	GNDC	地	
55	LINE_IN_0L	音频线输入左通道 0	
56	LINE_IN_0R	音频线输入右通道 0	
57	LINE_IN_1L	音频线输入左通道 1	
58	LINE_IN_1R	音频线输入右通道 1	
59	LINE_IN_2L	音频线输入左通道 2	
60	LINE_IN_2R	音频线输入右通道 2	
61	LINE_IN_3L	音频线输入左通道 3	
62	LINE_IN_3R	音频线输入右通道 3	
63	VUCOM	参考地（音频线输入）	
64	NC1	空脚	
65	NC2	空脚	
66	AVSS_AU	地	
67	AUVRM	负参考电压（音频 ADC）	
68	AUVRP	正参考电压（音频 ADC）	
69	AUVAG	参考电压（音频公共模式）	
70	AVDD_AU	电源	
71	AUOUTL2	主音频输出左通道 2	
72	AUOUTR2	主音频输出右通道 2	
73	AUOUTL1	主音频输出左通道 1	
74	AUOUTR1	主音频输出右通道 1	
75	NC	空脚	
76	AUOUTL0	主音频输出左通道 0	该集成电路为 ATSC LCD/PDP DTV 处理器，应用电路见附图 2-373（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
77	AUOUTR0	主音频输出右通道 0	
78	VDDP	电源	
79	GPIO20	通用输入与输出端	
80	GPIO21	通用输入与输出端	
81	GPIO22	通用输入与输出端	
82	GPIO23	通用输入与输出端	
83	GPIO24	通用输入与输出端	
84	GPIO25	通用输入与输出端	
85	GPIO26	通用输入与输出端	
86	GPIO27	通用输入与输出端	
87	GPIO28	通用输入与输出端	
88	GND	地	
89	VDDC	电源	
90	TSDATA[0]	测试数据	
91	TSDATA[1]	测试数据并行	
92	TSDATA[2]	测试数据并行	
93	TSDATA[3]	测试数据并行	
94	TSDATA[4]	测试数据并行	
95	TSDATA[5]	测试数据并行	
96	TSDATA[6]	测试数据并行	
97	TSDATA[7]	测试数据并行	
98	TSVALID	测试数据有效	
99	TSSYNC	测试同步字节指示	
100	TSCLK	测试链路时钟信号	
101	GND	地	
102	VDDC	电源	
103	GPIO44/I2S_IN_WS	通用输入与输出/字选择输出	
104	GPIO45/I2S_IN_BCK	通用输入与输出/音频位时钟输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
105	I2S_IN_SD	音频串行数据输入	
106	SPDIFI	S/PDIF 音频输入	
107	SPDIFO	S/PDIF 音频输出	
108	I2S_OUT_WS	字选择输出	
109	I2S_OUT_MOK	音频主时钟输出	
110	I2S_OUT_BOK	音频位时钟输出	
111	I2S_OUT_SD	音频串行数据输出	
112	I2S_OUT_MUTE	音频输出静音控制	
113	VDDP	电源	
114	IRIN	IR 接收输入	
115	INT	MCU 总线中断	
116	DDCA_DA	模拟端口 DDC（显示数据通道）数据	
117	DDCA_CK	模拟端口 DDC（显示数据通道）时钟	
118	SAR0	SAR 低速 ADC 输入	
119	SAR1	SAR 低速 ADC 输入	
120	SAR2	SAR 低速 ADC 输入	
121	SAR3	SAR 低速 ADC 输入	
122	PWM0	脉冲宽度调制输出	
123	PWM1	脉冲宽度调制输出	
124	PWM2	脉冲宽度调制输出	
125	PWM3	脉冲宽度调制输出	
126	DDCR_DA	DDC 数据（为 ROM）	
127	DDCR_CK	DDC 时钟（为 ROM）	
128	HWRESET	硬件复位（高态有效）	该集成电路为 ATSC LCD/PDP DTV 处理器，应用电路见附图 2-373（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
129	SCK	SPI 闪存串行时钟	
130	SDI	SPI 闪存串行数据输入	
131	SDO	SPI 闪存串行数据输出	
132	SCZ	SPI 闪存芯片选择	
133	VDDP	电源	
134	GPIO15/CEC	通用输入与输出/消费电子控制	
135	LVA4P	LVDS A 线通道 4 正数据输出	
136	LVA4M	LVDS A 线通道 4 负数据输出	
137	LVA3P	LVDS A 线通道 3 正数据输出	
138	LVA3M	LVDS A 线通道 3 负数据输出	
139	LVACKP	LVDS A 线正时钟输出	
140	LVACKM	LVDS A 线负时钟输出	
141	LVA2P	LVDS A 线通道 2 正数据输出	
142	LVA2M	LVDS A 线通道 2 负数据输出	
143	LVA1P	LVDS A 线通道 1 正数据输出	
144	LVA1M	LVDS A 线通道 1 负数据输出	
145	LVA0P	LVDS A 线通道 0 正数据输出	
146	LVA0M	LVDS A 线通道 0 负数据输出	
147	VDDP	电源	
148	LVB4P	LVDS B 线通道 4 正数据输出	
149	LVB4M	LVDS B 线通道 4 负数据输出	
150	LVB3P	LVDS B 线通道 3 正数据输出	
151	LVB3M	LVDS B 线通道 3 负数据输出	
152	LVBCKP	LVDS B 线正时钟输出	
153	LVBCKM	LVDS B 线负时钟输出	
154	LVB2P	LVDS B 线通道 2 正数据输出	
155	LVB2M	LVDS B 线通道 2 负数据输出	
156	LVB1P	LVDS B 线通道 1 正数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
157	LVB1M	LVDS B 线通道 1 负数据输出	
158	LVB0P	LVDS B 线通道 0 正数据输出	
159	LVB0M	LVDS B 线通道 0 负数据输出	
160	AVDD_LPLL	电源	
161	GND	地	
162	GND	地	
163	VDDC	电源	
164	GPIO100	通用输入与输出	
165	GPIO99	通用输入与输出	
166	GPIO98	通用输入与输出	
167	GPIO97	通用输入与输出	
168	DQ5[3]	数据选通	
169	AVDD_DDR	电源	
170	MDATA[31]	DRAM 存储器数据总线	
171	MDATA[30]	DRAM 存储器数据总线	
172	GND	地	
173	MDATA[29]	DRAM 存储器数据总线	
174	MDATA[28]	DRAM 存储器数据总线	
175	MDATA[27]	DRAM 存储器数据总线	
176	MDATA[26]	DRAM 存储器数据总线	
177	DQM[3]	数据掩膜（低字节）	
178	MDATA[25]	DRAM 存储器数据总线	
179	MDATA[24]	DRAM 存储器数据总线	该集成电路为 ATSC LCD/PDP DTV 处理器，应用电路见附图 2-373（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
180	AVDD_DDR	电源	
181	MDATA[23]	DRAM 存储器数据总线	
182	MDATA[22]	DRAM 存储器数据总线	
183	MDATA[21]	DRAM 存储器数据总线	
184	MDATA[20]	DRAM 存储器数据总线	
185	MDATA[19]	DRAM 存储器数据总线	
186	MDATA[18]	DRAM 存储器数据总线	
187	GND	地	
188	DQM[2]	数据掩膜（低字节）	
189	MDATA[17]	DRAM 存储器数据总线	
190	MDATA[16]	DRAM 存储器数据总线	
191	AVDD_DDR	电源	
192	DQS[2]	数据选通	
193	GND	地	
194	VDDC	电源	
195	GPIO13/UART_RX1/CEC	通用输入与输出/异步同步接收/消费电子控制	
196	GPIO14/UART_TX1	通用输入与输出/异步同步发送	
197	MVREF	参考电压（为 DDR SDRAM 接口）	
198	MCLKZ	DRAM 存储器负差分时钟	
199	MCLK	DRAM 存储器正差分时钟	
200	MCLKE	DRAM 存储器时钟使能	
201	AVDD_MEMPLL	电源	
202	MADR[0]	DRAM 存储器地址	
203	MADR[1]	DRAM 存储器地址	
204	MADR[2]	DRAM 存储器地址	
205	MADR[3]	DRAM 存储器地址	
206	MADR[4]	DRAM 存储器地址	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
207	MADR[5]	DRAM 存储器地址	
208	MADR[6]	DRAM 存储器地址	
209	AVDD_DDR	电源	
210	MADR[7]	DRAM 存储器地址	
211	MADR[8]	DRAM 存储器地址	
212	MADR[9]	DRAM 存储器地址	
213	MADR[10]	DRAM 存储器地址	
214	MADR[11]	DRAM 存储器地址	
215	MADR[12]	DRAM 存储器地址	
216	BADR[1]	DRAM 存储器栈地址	
217	BADR[0]	DRAM 存储器栈地址	
218	WEZ	写使能	
219	RASZ	行地址选通（低态有效）	
220	CASZ	列地址选通（低态有效）	
221	DQS[1]	数据选通	
222	AVDD_DDR	电源	
223	MDATA[15]	DRAM 存储器数据总线	
224	MDATA[14]	DRAM 存储器数据总线	
225	GND	地	
226	MDATA[13]	DRAM 存储器数据总线	
227	MDATA[12]	DRAM 存储器数据总线	
228	MDATA[11]	DRAM 存储器数据总线	
229	MDATA[10]	DRAM 存储器数据总线	该集成电路为 ATSC LCD/PDP DTV 处理器，应用电路见附图 2-373（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
230	VDDC	电源	
231	DQM[1]	数据掩膜（低字节）	
232	MDATA[9]	DRAM 存储器数据总线	
233	MDATA[8]	DRAM 存储器数据总线	
234	AVDD_DDR	电源	
235	MDATA[7]	DRAM 存储器数据总线	
236	MDATA[6]	DRAM 存储器数据总线	
237	MDATA[5]	DRAM 存储器数据总线	
238	MDATA[4]	DRAM 存储器数据总线	
239	MDATA[3]	DRAM 存储器数据总线	
240	MDATA[2]	DRAM 存储器数据总线	
241	GND	地	
242	DQM[0]	数据掩膜（低字节）	
243	MDATA[1]	DRAM 存储器数据总线	
244	MDATA[0]	DRAM 存储器数据总线	
245	AVDD_DDR	电源	
246	DQS[0]	数据选通	
247	VDDC	电源	
248	AVDDL_DVI	电源	
249	USB_REXT	USB 外部电阻	
250	AVDD_USB	电源	
251	USB_DM	USB 反相数据输入与输出	
252	USB_DP	USB 同相数据输入与输出	
253	GND	地	
254	XOUT	系统晶振输出	
255	XIN	系统晶振输入	
256	AVDD_MPLL	电源	

（430）MSD6I981BTC

引脚号	引脚符号	引 脚 功 能	备　注
C12	A_DDR3_A0/DDR2_A5	地址信号/地址信号	该集成电路为主处理芯片，它是一个高度集成化的IC，除了集成了CPU、SCALER、TV DECODER外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码、网络等众多强大的功能。应用电路见附图2-374（以应用在康佳 LED32IS97 液晶电视上为例）
B14	A_DDR3_A1/DDR2_A13	地址信号/地址信号	
A11	A_DDR3_A2/DDR2_A9	地址信号/地址信号	
C10	A_DDR3_A3/DDR2_A10	地址信号/地址信号	
C16	A_DDR3_A4/DDR2_A2	地址信号/地址信号	
A9	A_DDR3_A5/DDR2_A3	地址信号/地址信号	
C15	A_DDR3_A6/DDR2_A4	地址信号/地址信号	
B10	A_DDR3_A7/DDR2_A7	地址信号/地址信号	
A14	A_DDR3_A8/DDR2_A8	地址信号/地址信号	
B11	A_DDR3_A9/DDR2_A14	地址信号/地址信号	
B16	A_DDR3_A10/DDR2_RASZ	地址信号/行地址选通	
B13	A_DDR3_A11/DDR2_A6	地址信号/地址信号	
A15	A_DDR3_A12/DDR2_A0	地址信号/地址信号	
C11	A_DDR3_A13/DDR2_A12	地址信号/地址信号	
C14	A_DDR3_A14/DDR2_A11	地址信号/地址信号	
A12	A_DDR3_CASZ/DDR2_BA0	列地址选通/栈地址信号	
B12	A_DDR3_RASZ/DDR2_BA1	行地址选通/栈地址信号	
C13	A_DDR3_WEZ/DDR2_A1	写使能/地址信号	
B8	A_DDR3_ODT/DDR2_WEZ	片内终端控制/写使能	
A8	A_DDR3_BA0/DDR2_CKE	栈地址信号/时钟使能	
B15	A_DDR3_BA1/DDR2_CASZ	栈地址信号/列地址选通	
C9	A_DDR3_BA2/DDR2_BA2	栈地址信号/栈地址信号	
B9	A_DDR3_RESET	复位信号	
C17	A_DDR3_CKE/DDR2_ODT	时钟使能/片内终端控制	
F21	A_DDR3_DQ0/DDR2_DQ6	数据输入与输出/数据输入与输出	
C18	A_DDR3_DQ1/DDR2_DQ0	数据输入与输出/数据输入与输出	
G19	A_DDR3_DQ2/DDR2_DQ1	数据输入与输出/数据输入与输出	
B19	A_DDR3_DQ3/DDR2_DQ7	数据输入与输出/数据输入与输出	
H19	A_DDR3_DQ4/DDR2_DQ4	数据输入与输出/数据输入与输出	
A18	A_DDR3_DQ5/DDR2_DQ2	数据输入与输出/数据输入与输出	
G21	A_DDR3_DQ6/DDR2_DQ3	数据输入与输出/数据输入与输出	
B18	A_DDR3_DQ7/DDR2_DQ5	数据输入与输出/数据输入与输出	
B20	A_DDR3_DQ8/DDR2_DQ15	数据输入与输出/数据输入与输出	
D19	A_DDR3_DQ9/DDR2_DQM1	数据输入与输出/数据掩膜	
D18	A_DDR3_DQ10/DDR2_DQ10	数据输入与输出/数据输入与输出	
F20	A_DDR3_DQ11/DDR2_DQ9	数据输入与输出/数据输入与输出	
A20	A_DDR3_DQ12/DDR2_DQM0	数据输入与输出/数掩膜膜	
E20	A_DDR3_DQ13/DDR2_DQ12	数据输入与输出/数据输入与输出	
C19	A_DDR3_DQ14/DDR2_DQ8	数据输入与输出/数据输入与输出	
E19	A_DDR3_DQ15/DDR2_DQ14	数据输入与输出/数据输入与输出	
E18	A_DDR3_DQM0/DDR2_DQ13	数据掩膜/数据输入与输出	
F19	A_DDR3_DQM1/DDR2_DQ11	数据掩膜/数据输入与输出	
A17	A_DDR3_MCLK/DDR2_MCLK	存储器时钟/存储器时钟	
B17	A_DDR3_MCLKZ/DDR2_MCLKZ	存储器时钟补充/存储器时钟补充	
D20	A_DDR3_DQSL/DDR2_DQS0	数据选通（低字节）/反向数据选通（低字节）	
D21	A_DDR3_DQSLB/DDR2_DQSB0	反向数据选通/数据选通	
C21	A_DDR3_DQSU/DDR2_DQS1	反向数据选通/数据选通	
B21	A_DDR3_DQSUB/DDR2_DQSB1	反向数据选通/数据选通	
V17	PCM_D0/NAND_AD0	数据信号/地址数据信号	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
V18	PCM_D1/NAND_AD1	数据信号/地址数据信号	该集成电路为主处理芯片，它是一个高度集成化的IC，除了集成了CPU、SCALER、TV DECODER外，还包含了模拟TV demod和中放、音效处理DSP、多媒体编解码、网络等众多强大的功能。应用电路见附图2-374（以应用在康佳LED32IS97液晶电视上为例）
U17	PCM_D2/NAND_AD2	数据信号/地址数据信号	
U18	PCM_D3/NAND_AD3	数据信号/地址数据信号	
T17	PCM_D4/NAND_AD4	数据信号/地址数据信号	
T18	PCM_D5/NAND_AD5	数据信号/地址数据信号	
R17	PCM_D6/NAND_AD6	数据信号/地址数据信号	
R18	PCM_D7/NAND_AD7	数据信号/地址数据信号	
L16	PF_RBZ	R/B为就绪/忙信号（作为一种硬件方法标示页操作、擦除和随机读等操作的完成，平时R/B为高电平状态，但当NAND进行编程、随机读或擦除操作时变为低电平状态，操作完成后又变为高电平状态）	
P18	PF_CEZ1	芯片使能	
N17	PF_REZ	读使能	
M16	PF_CEZ	芯片使能	
P17	PF_CLE	命令锁存使能	
N16	PF_ALE	地址锁存使能	
P16	PF_WEZ	写使能	
R16	PF_WPZ	写保护	
U6	TGPIO3/SDAM1	通用输入与输出/串行数据模式	
V6	TGPIO2/SCKM1	通用输入与输出/串行时钟模式	
W6	TGPIO1	通用输入与输出	
Y5	TGPIO0	通用输入与输出	
AA4	SSIF/SIFM	MUTE控制信号输出/负伴音中频信号输入	
Y4	SSIF/SIFP	MUTE控制信号输出/正伴音中频信号输入	
AA3	VIFM	负视频中频信号输入（负）	
Y3	VIFP	负视频中频信号输入（正）	
W2	RF_AGC	高放自动增益控制	
AA2	IM	中频信号（负）	
Y2	IP	中频信号（正）	
W3	IF_AGC	中放自动增益控制	
T13	TS1_SYNC	TS流同步信号	
T15	TS1_VLD	TS流数据有效信号	
V15	TS1_CLK	TS流时钟输出信号	
U16	TS1_D7	TS流数据信号	
V16	TS1_D6	TS流数据信号	
T16	TS1_D5	TS流数据信号	
U15	TS1_D4	TS流数据信号	
V13	TS1_D3	TS流数据信号	
U13	TS1_D2	TS流数据信号	
U14	TS1_D1	TS流数据信号	
T14	TS1_D0	TS流数据信号	
H3	A_RX0N	HDMI信号负数据输入通道0	
H2	A_RX0P	HDMI信号正数据输入通道0	
H1	A_RX1N	HDMI信号负数据输入通道1	
J3	A_RX1P	HDMI信号正数据输入通道1	
J1	A_RX2N	HDMI信号负数据输入通道2	
J2	A_RX2P	HDMI信号正数据输入通道2	
G3	A_RXCN	HDMI信号负时钟输入通道	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
G2	A_RXCP	HDMI 信号正时钟输入通道	
K6	DDCDA_CK	HDMI 信号时钟线	
M6	DDCDA_DA	HDMI 信号数据线	
L6	HOTPLUGA	热插拔控制（为 HDMI 端口 A）	
E3	D_RX0N	HDMI 信号负数据输入通道 0	
E2	D_RX0P	HDMI 信号正数据输入通道 0	
E1	D_RX1N	HDMI 信号负数据输入通道 1	
F3	D_RX1P	HDMI 信号正数据输入通道 1	
F1	D_RX2N	HDMI 信号负数据输入通道 2	
F2	D_RX2P	HDMI 信号正数据输入通道 2	
D3	D_RXCN	HDMI 信号负时钟输入通道	
D2	D_RXCP	HDMI 信号正时钟输入通道	
J4	DDCDD_CK	HDMI 信号时钟线	
J5	DDCDD_DA	HDMI 信号数据线	
K5	HOTPLUGD	热插拔控制（为 HDMI 端口 D）	
Y11	C_RX0N	HDMI 信号负数据输入通道 0	
W12	C_RX0P	HDMI 信号正数据输入通道 0	
Y12	C_RX1N	HDMI 信号负数据输入通道 1	
AA12	C_RX1P	HDMI 信号正数据输入通道 1	该集成电路为主处理芯片，它是一个高度集成化的 IC，除了集成了 CPU、SCALER、TV DECODER 外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码、网络等众多强大的功能。应用电路见附图 2-374（以应用在康佳 LED32IS97 液晶电视上为例）
W13	C_RX2N	HDMI 信号负数据输入通道 2	
AA13	C_RX2P	HDMI 信号正数据输入通道 2	
Y10	C_RXCN	HDMI 信号负时钟输入通道	
W11	C_RXCP	HDMI 信号正时钟输入通道	
V12	DDCDC_CK	HDMI 信号时钟线	
U12	DDCDC_DA	HDMI 信号数据线	
T12	HOTPLUGC	热插拔控制（为 HDMI 端口 C）	
H6	ARC0	外接电阻	
H4	CEC	消费电子控制	
D6	SPDIF_IN	伴音中频输入	
E7	SPDIF_OUT	伴音中频输出	
K8	TESTPIN	测试端	
AA6	XTAL_OUT	晶振输出	
Y6	XTAL_IN	晶振输入	
C3	RESET	复位	
G5	IRIN	红外接收输入	
J21	I2S_IN_WS	I^2S 输入字选择	
J19	I2S_IN_SD	I^2S 输入音频串行数据	
J20	I2S_IN_BCK	I^2S 输入音频位时钟	
D5	I2S_OUT_SD	I^2S 输出音频串行数据	
E6	I2S_OUT_WS	I^2S 输出字选择	
E5	I2S_OUT_MCK	I^2S 输出音频主时钟	
C5	I2S_OUT_BCK	I^2S 输出音频位时钟	
W4	AVSS_VRM_ADC	地	
W5	VAG	负参考电压（为音频公共模式）	
V5	VRP	正参考电压（为音频 ADC）	
W9	EARPHONE_OUTR	音频 DAC 耳机右声道输出	
Y8	EARPHONE_OUTL	音频 DAC 耳机左声道输出	
W8	LINE_OUT_R2	右线输出	
Y7	LINE_OUT_L2	左线输出	
AA7	LINE_OUT_R0	右线输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
W7	LINE_OUT_L0	左线输出	
AA9	LINE_IN_R0	右线输入	
Y9	LINE_IN_L0	左线输入	
AA10	LINE_IN_R1	右线输入	
W10	LINE_IN_L1	左线输入	
U5	LINE_IN_R2	右线输入	
U4	LINE_IN_L2	左线输入	
T6	LINE_IN_R3	右线输入	
T5	LINE_IN_L3	左线输入	
R4	LINE_IN_R4	右线输入	
R5	LINE_IN_L4	左线输入	
L20	PWM0	脉冲宽度调制信号	
K19	PWM1	脉冲宽度调制信号	
K20	PWM2	脉冲宽度调制信号	
K21	PWM3	脉冲宽度调制信号	
C1	PWM_PM	脉冲宽调制信号_端口模式	
F4	SAR0	SAR 低速 ADC 输入	
D4	SAR1	SAR 低速 ADC 输入	
F5	SAR2	SAR 低速 ADC 输入	该集成电路为主处理芯片，它是一个高度集成化的IC，除了集成了CPU、SCALER、TV DECODER 外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码、网络等众多强大的功能。应用电路见附图2-374（以应用在康佳 LED32IS97 液晶电视上为例）
G6	SAR3	SAR 低速 ADC 输入	
B2	SAR4	SAR 低速 ADC 输入	
C7	PM_SPI_CK	SPI 闪存时钟信号	
B7	PM_SPI_DI	SPI 闪存数据输入	
C6	PM_SPI_DO	SPI 闪存数据输出	
B6	PM_SPI_CZ1/PM6	SPI 闪存芯选择/端口模式	
A6	PM_SPI_CZ2/PM10	SPI 闪存芯选择/端口模式	
B3	PM_SPI_CZ/PM9	SPI 闪存芯选择/端口模式	
N21	TN/GPIO23	发送数据口/通用输入与输出	
M19	TP/GPIO21	发送数据口/通用输入与输出	
N19	RN/GPIO27	接收数据口/通用输入与输出	
N20	RP/GPIO24	接收数据口/通用输入与输出	
M21	LED0/GPIO19	指示信号/通用输入与输出	
M20	LED1/GPIO20	指示信号/通用输入与输出	
P19	GPIO26	通用输入与输出端	
P20	GPIO25	通用输入与输出端	
L19	GPIO22	通用输入与输出端	
C4	PM1/PM_UART_TX	端口模式/发送信号	
B4	PM5/PM_UART_RX	端口模式/接收信号	
H5	DDCA_DA	DDC 数据（为模拟端）	
J6	DDCA_CK	DDC 时钟（为模拟端）	
L17	UART_TX2	发送信号	
L18	UART_RX2	接收信号	
M18	DDCR_DA/SDAM2	DDC 数据（为模拟端）/串行数据模式	
M17	DDCR_CK/SCKM2	DDC 时钟（为模拟端）/串行时钟模式	
A3	GPIO_PM11	通用输入与输出_端口模式	
F6	GPIO_PM0	通用输入与输出_端口模式	
B1	GPIO_PM7	通用输入与输出_端口模式	
E4	GPIO_PM4	通用输入与输出_端口模式	
A2	GPIO_PM3	通用输入与输出_端口模式	
D7	GPIO_PM2	通用输入与输出_端口模式	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
C2	GPIO_PM8	通用输入与输出_端口模式	该集成电路为主处理芯片，它是一个高度集成化的IC，除了集成了CPU、SCALER、TV DECODER外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码、网络等众多强大的功能。应用电路见附图2-374（以应用在康佳 LED32IS97 液晶电视上为例）
U20	LCK	TTL 输出时钟信号	
T19	LDE	TTL 数据使能输出	
T20	LVSYNC	场同步信号	
T21	LHSYNC	行同步信号	
Y14	LVA4N/BLUE[0]	LVDS A线通道4负数据输出/蓝基色信号输出	
W15	LVA4P/BLUE[1]	LVDS A线通道4正数据输出/蓝基色信号输出	
Y15	LVA3N/BLUE[2]	LVDS A线通道3负数据输出/蓝基色信号输出	
AA15	LVA3P/BLUE[3]	LVDS A线通道3正数据输出/蓝基色信号输出	
W16	LVACKN/BLUE[4]	LVDS A 线负时钟输出/蓝基色信号输出	
AA16	LVACKP/BLUE[5]	LVDS A 线正时钟输出/蓝基色信号输出	
Y16	LVA2N/BLUE[6]	LVDS A线通道2负数据输出/蓝基色信号输出	
W17	LVA2P/BLUE[7]	LVDS A线通道2正数据输出/蓝基色信号输出	
Y17	LVA1N/GREEN[0]	LVDS A线通道1负数据输出/绿基色信号输出	
W18	LVA1P/GREEN[1]	LVDS A线通道1正数据输出/绿基色信号输出	
Y18	LVA0N/GREEN[2]	LVDS A线通道0负数据输出/绿基色信号输出	
AA18	LVA0P/GREEN[3]	LVDS A线通道0正数据输出/绿基色信号输出	
W19	LVA4N/GREEN[4]	LVDS A线通道4负数据输出/绿基色信号输出	
AA19	LVA4P/GREEN[5]	LVDS A线通道4正数据输出/绿基色信号输出	
Y19	LVA3N/GREEN[6]	LVDS A线通道3负数据输出/绿基色信号输出	
AA20	LVA3P/GREEN[7]	LVDS A线通道3正数据输出/绿基色信号输出	
Y20	LVBCKN/RED[0]	LVDS B 线通道负时钟输出/红基色信号输出	
W20	LVBCKP/RED[1]	LVDS B 线通道正时钟输出/红基色信号输出	
Y21	LVB2N/RED[2]	LVDS B线通道2负数据输出/红基色信号输出	
W21	LVB2P/RED[3]	LVDS B线通道2正数据输出/红基色信号输出	
V19	LVB1N/RED[4]	LVDS B线通道1负数据输出/红基色信号输出	
V21	LVB1P/RED[5]	LVDS B线通道1正数据输出/红基色信号输出	
V20	LVB0N/RED[6]	LVDS B线通道0负数据输出/红基色信号输出	
U19	LVB0P/RED[7]	LVDS B线通道0正数据输出/红基色信号输出	
M1	RIN0M	红基色输入通道0（负）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
M3	RIN0P	红基色输入通道 0（正）	
L1	GIN0M	绿基色输入通道 0（负）	
L2	GIN0P	绿基色输入通道 0（正）	
K2	BIN0M	蓝基色输入通道 0（负）	
K3	BIN0P	蓝基色输入通道 0（正）	
L3	SOGIN0	绿基色消隐信号输入通道 0	
L4	HSYNC0	行同步信号	
L5	VSYNC0	场同步信号	
R3	RIN1M	红基色输入通道 1（负）	
P1	RIN1P	红基色输入通道 1（正）	
P2	GIN1M	绿基色输入通道 1（负）	
P3	GIN1P	绿基色输入通道 1（正）	
N3	BIN1M	蓝基色输入通道 1（负）	
M2	BIN1P	蓝基色输入通道 1（正）	
N2	SOGIN1	绿基色消隐信号输入通道 1	
U1	RIN2M	红基色输入通道 2（负）	
U2	RIN2P	红基色输入通道 2（正）	
U3	GIN2M	绿基色输入通道 2（负）	
T2	GIN2P	绿基色输入通道 2（正）	该集成电路为主处理芯片，它是一个高度集成化的IC，除了集成了CPU、SCALER、TV DECODER 外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码、网络等众多强大的功能。应用电路见附图 2-374（以应用在康佳 LED32IS97 液晶电视上为例）
R2	BIN2M	蓝基色输入通道 2（负）	
R1	BIN2P	蓝基色输入通道 2（正）	
T3	SOGIN2	绿基色消隐信号输入通道 2	
R20	SPI1_DI	SPI 闪存数据输入	
R21	SPI1_CK	SPI 闪存时钟信号	
R19	VSYNC_LIKE	场同步信号	
W1	CVBS_OUT1	CVBS（复合）视频输出通道	
Y1	VCOM	CVBS（复合）输入参考地	
V3	CVBS0	CVBS（复合）视频输入通道	
V1	CVBS1	CVBS（复合）视频输入通道	
V2	CVBS2	CVBS（复合）视频输入通道	
V4	CVBS3	CVBS（复合）视频输入通道	
W14	DP_P1	端口 1 非反相数据输入与输出	
Y13	DM_P1	端口 1 反相数据输入与输出	
B5	DP_P0	端口 0 非反相数据输入与输出	
A5	DM_P0	端口 0 反相数据输入与输出	
K15	VDDC	电源	
L14	VDDC	电源	
L15	VDDC	电源	
M13	VDDC	电源	
M14	VDDC	电源	
M15	VDDC	电源	
N13	VDDC	电源	
N14	VDDC	电源	
K14	VDDC	电源	
K18	DVDD_DDR	电源	
N12	AVDDL_MOD	电源	
K17	AVDD11_LAN	电源	
M12	AVDD1P1_ADC	电源	
K16	AVDDLV_USB	电源	
N15	FB_CORE	反馈_核心	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
G8	DVDD_NODIE	电源	
U11	AVDD25_DADC	电源	
V11	AVDD25_DADC	电源	
T10	AVDD25_REF	电源	
U10	AVDD25_REF	电源	
R10	AVDD25_LAN	电源	
T11	AVDD_MOD	电源	
V10	AVDD25_DPGA	电源	
V9	AVSS_PGA	电源	
N4	AVDD_DMPLL	电源	
N5	AVDD3P3_DVI_USB	电源	
M5	AVDD3P3_DVI_USB	电源	
P5	AVDD_NODIE	电源	
P6	AVDD_AU33	电源	
N6	AVDD_EAR33	电源	
N7	AVDD3P3_MPLL_ETH	电源	
P4	AVDD_LPLL	电源	
F16	VDDP	电源	
F17	AVDD_DDR0_D	电源	该集成电路为主处理芯片，它是一个高度集成化的IC，除了集成了CPU、SCALER、TV DECODER外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码、网络等众多强大的功能。应用电路见附图2-374（以应用在康佳 LED32IS97 液晶电视上为例）
G16	AVDD_DDR0_D	电源	
G17	AVDD_DDR0_D	电源	
F15	AVDD_DDR0_C	电源	
J8	GND_EFUSE	地	
A10	DDR_GND	地	
A13	DDR_GND	地	
A16	DDR_GND	地	
A21	DDR_GND	地	
C8	DDR_GND	地	
C20	DDR_GND	地	
E21	DDR_GND	地	
F18	DDR_GND	地	
G20	DDR_GND	地	
H20	DDR_GND	地	
D8	GND	地	
D9	GND	地	
D10	GND	地	
D11	GND	地	
D12	GND	地	
D13	GND	地	
D14	GND	地	
D15	GND	地	
D16	GND	地	
D17	GND	地	
E8	GND	地	
E9	GND	地	
E10	GND	地	
E11	GND	地	
E12	GND	地	
E13	GND	地	
E14	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
E15	GND	地	
E16	GND	地	
E17	GND	地	
F7	GND	地	
F8	GND	地	
F9	GND	地	
F12	GND	地	
F13	GND	地	
F14	GND	地	
V8	GND	地	
V7	GND	地	
U9	GND	地	
U8	GND	地	
U7	GND	地	
T9	GND	地	
T8	GND	地	
T7	GND	地	
R15	GND	地	
R14	GND	地	该集成电路为主处理芯片，它是一个高度集成化的IC，除了集成了CPU、SCALER、TV DECODER外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码、网络等众多强大的功能。应用电路见附图2-374（以应用在康佳 LED32IS97 液晶电视上为例）
R13	GND	地	
R12	GND	地	
R11	GND	地	
R9	GND	地	
R8	GND	地	
R7	GND	地	
R6	GND	地	
P15	GND	地	
P14	GND	地	
P13	GND	地	
P12	GND	地	
P11	GND	地	
P10	GND	地	
P9	GND	地	
P8	GND	地	
P7	GND	地	
N11	GND	地	
N10	GND	地	
N9	GND	地	
N8	GND	地	
M11	GND	地	
M10	GND	地	
M9	GND	地	
M8	GND	地	
M7	GND	地	
L8	GND	地	
L7	GND	地	
K12	GND	地	
K11	GND	地	
K10	GND	地	
K7	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
J18	GND	地	该集成电路为主处理芯片，它是一个高度集成化的IC，除了集成了CPU、SCALER、TV DECODER外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码、网络等众多强大的功能。应用电路见附图2-374（以应用在康佳 LED32IS97 液晶电视上为例）
J17	GND	地	
J16	GND	地	
J15	GND	地	
J14	GND	地	
J12	GND	地	
J11	GND	地	
J10	GND	地	
J7	GND	地	
H18	GND	地	
H17	GND	地	
H16	GND	地	
H15	GND	地	
H14	GND	地	
H12	GND	地	
H11	GND	地	
H10	GND	地	
H8	GND	地	
H7	GND	地	
G18	GND	地	
G15	GND	地	
G14	GND	地	
G7	GND	地	

（431）MSD809

引脚号	引脚符号	引 脚 功 能	备 注
1	TUNER_SDA	I^2C 总线数据线，用于调谐器控制器	该集成电路为视频处理 IC，主要用于解调 TV 中频载波信号（IF），并转换成 8bit 数字视频信号输出。采用 100 脚 TQFP 封装，应用电路见附图 2-375（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
2	GPIO_IN1	通用输入与输出端	
3	VDD12IH	电源	
4	VSSIPH	地	
5	PKDATA7	8 位数据视频信号输出	
6	PKDATA6	8 位数据视频信号输出	
7	PKDATA5	8 位数据视频信号输出	
8	PKDATA4	8 位数据视频信号输出	
9	VDD12IH	电源	
10	VSSIPH	地	
11	PKDATA3	8 位数据视频信号输出	
12	PKDATA2	8 位数据视频信号输出	
13	PKDATA1	8 位数据视频信号输出	
14	PKDATA0	8 位数据视频信号输出	
15	VDD33OPH	电源	
16	VSSOH	地	
17	RESET_N	复位信号	
18	TEST_BIRA	连接地	
19	TEST_SIG0	连接地	
20	TEST_SIG1	连接地	
21	VDD12IH	电源	
22	VSSIPH	地	
23	TEST_SIG2	连接地	
24	TEST_SIG3	连接地	
25	PKCLK	MPEG 时钟信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
26	VSSOH	地	
27	VDD33OPH	电源	
28	PKSYNC	MPEG 同步信号	
29	PKERR	MPEG 误差信号	
30	VSSIPH	地	
31	VDD12IH	电源	
32	PKVAL	MPEG 有效信号	
33	EXT_PLL_SEL	内部/外部 PLL 选择	
34	VSSIPH	地	
35	VDD12IH	电源	
36	SDA	串行总线数据信号	
37	SCL	串行时钟信号	
38	I2CADDR0	设备 ID 选择	
39	I2CADDR1	设备 ID 选择	
40	VSSOH	地	
41	VDD33OPH	电源	
42	TEST_SEL4	测试模式选择（连接至地）	
43	TEST_SEL3	测试模式选择（连接至地）	
44	VSSIPH	地	
45	VDD12IH	电源	
46	TEST_SEL2	测试模式选择（连接至地）	
47	TEST_SEL1	测试模式选择（连接至地）	
48	TEST_SEL0	测试模式选择（连接至地）	该集成电路为视频处理 IC，主要用于解调 TV 中频载波信号（IF），并转换成 8bit 数字视频信号输出。采用 100 脚 TQFP 封装，应用电路见附图 2-375（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
49	VSSIPH	地	
50	VDD12IH	电源	
51	VDD12T_ABB	电源	
52	VSST_ABB	地	
53	VBB_ABB	地	
54	FILTER	PLL 滤波	
55	VSSBB_ABB	地	
56	VDD12T_ABB	电源	
57	VSSOH	地	
58	OSC XIN	晶振输入	
59	OSC_XOUT	晶振输出	
60	VDD33OPH	电源	
61	VSSIPH	地	
62	CLK_EXT_ADC	外部 ADC 时钟	
63	VDD12IH	电源	
64	D_IN11	外部 ADC 输入	
65	D_IN10	外部 ADC 输入	
66	D_IN9	外部 ADC 输入	
67	D_IN8	外部 ADC 输入	
68	VSSIPH	地	
69	VDD12IH	电源	
70	D_IN7	外部 ADC 输入	
71	D_IN6	外部 ADC 输入	
72	D_IN5	外部 ADC 输入	
73	D_IN4	外部 ADC 输入	
74	VSSOH	地	
75	VDD33OPH	电源	
76	VSSBBH_ABB	地	
77	VDD33TH_ABB	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
78	CML	1.65V 共模电平	该集成电路为视频处理 IC，主要用于解调 TV 中频载波信号（IF），并转换成 8bit 数字视频信号输出。采用 100 脚 TQFP 封装，应用电路见附图 2-375（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
79	RN	参考底部偏置	
80	RP	参考顶部偏置	
81	AIN	模拟输入	
82	AIP	模拟输入	
83	VSSBBTH_ABB	地（ADC 模拟子偏置）	
84	VDD33TH_ABB	电源	
85	VSSIPH	地	
86	VDD12IH	电源	
87	D_IN3	外部 ADC 输入	
88	D_IN2	外部 ADC 输入	
89	D_IN1	外部 ADC 输入	
90	D_IN0	外部 ADC 输入	
91	VDD12IH	电源	
92	VSSIPH	地	
93	VDD12IH	电源	
94	VSSIPH	地	
95	IF_GAIN	Σ-Δ 中频 AGC	
96	TU_GAIN	Σ-Δ 调谐 AGC	
97	GPIO_OUT1	通用输入与输出	
98	TUNER_CLK	调谐串行时钟	
99	VDD33OPH	电源	
100	VSSOH	地	

（432）MSH9000

引脚号	引脚符号	引 脚 功 能	备　注
1	HVSSL	地	MSH9000 是 Mstar 晨星公司生产的开关型双声道音频功率放大电路，内部由脉宽调制 PWM 电路、开关功放电路、输出滤波电路组成。应用在康佳 GS 系列（如 LC46GS80DC）、康佳 LED55TS98N，创维 8M20、8M49 机心等液晶电视中。应用电路见附图 2-376（以应用在康佳 LED55TS98N 上为例）
2	G1	增益控制	
3	VIPL	放大器正输入（左通道）	
4	VINL	放大器负输入（左通道）	
5	G0	增益控制	
6	MUTE	静音控制	
7	VINR	放大器负输入（右通道）	
8	VIPR	放大器正输入（右通道）	
9	AVSS	地	
10	HVSSR	地	
11	HVSSR	地	
12	OUTNR	放大器负输出（右通道）	
13	HVDDR	电源	
14	OUTNR	放大器负输出（右通道）	
15	HVDDR	电源	
16	HVDDR	电源	
17	OUTPR	放大器正输出（右通道）	
18	HVDDR	电源	
19	OUTPR	放大器正输出（右通道）	
20	HVSSR	地	
21	HVSSR	地	
22	FBPR	放大器反馈正输出（右通道）	
23	FBNR	放大器反馈负输出（右通道）	
24	AVSS1	地	
25	AVDD	电源	
26	EN	使能	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
27	HVDD	电源	MSH9000 是 Mstar 晨星公司生产的开关型双声道音频功率放大电路，内部由脉宽调制 PWM 电路、开关功放电路、输出滤波电路组成。应用在康佳 GS 系列（如 LC46GS80DC ）、康佳 LED55TS98N，创维 8M20、8M49 机心等液晶电视中。应用电路见附图 2-376（以应用在康佳 LED55TS98N 上为例）
28	FBNL	放大器反馈负输出（左通道）	
29	FBPL	放大器反馈负输出（左通道）	
30	HVSSL	地	
31	HVSSL	地	
32	OUTPL	放大器正输出（左通道）	
33	HVDDL	电源	
34	OUTPL	放大器正输出（左通道）	
35	HVDDL	电源	
36	HVDDL	电源	
37	OUTNL	放大器负输出（左通道）	
38	HVDDL	电源	
39	OUTNL	放大器负输出（左通道）	
40	HVSSL	地	

（433）MSH9010

引脚号	引脚符号	引 脚 功 能	备　注
1	VIPL	放大器正输入（左通道）	该集成电路为数字伴音功放，应用电路见附图 2-377（以应用在康佳 LED42MS92DC 液晶电视上为例）
2	VINL	放大器负输入（左通道）	
3	SS_SD	扬声器信号	
4	AVDD	电源	
5	SD_B	控制信号输入	
6	FAULT_B	故障标志输出	
7	REXT	外接电阻	
8	AVSS	地	
9	G1	增益控制	
10	G0	增益控制	
11	VINR	放大器输入（右通道）	
12	VIPR	放大器输入（右通道）	
13	PVDDR	电源	
14	BSPR	右通道正的 MOS 管的自举脚	
15	OUTPR	右通道正输出	
16	PVSSR	地	
17	OUTNR	右通道负输出	
18	BSNR	右通道负的 MOS 管的自举脚	
19	BSNL	左通道负的 MOS 管的自举脚	
20	OUTNL	左通道负输出	
21	PVSSL	地	
22	OUTPL	左通道正输出	
23	BSPL	左通道正的 MOS 管的自举脚	
24	PVDDL	电源	

（434）MSP3410G

引脚号	引脚符号	引 脚 功 能	备　注
1	I2C_CL	I^2C 总线时钟	该集成电路是一种具有 I^2C 总线控制功能的多制式音频处理器，应用电路见附图 2-378（以应用在东芝 32WL48C 液晶电视上为例）
2	I2C_DA	I^2C 总线数据	
3	I2S_CL	I^2S 时钟	
4	I2S_WS	I^2S 字选通脉冲	
5	I2S_DA_OUT	I^2S 数据输出	
6	I2S_DA_IN1	I^2S 数据输入	
7	ADR_DA	ADR 数据输出	
8	ADR_WS	ADR 字选通脉冲	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
9	ADR_CL	ADR 时钟	
10	DVSUP	数字电源（5V）	
11	DVSS	数字地	
12	I2S_DA_IN2	I^2S 数据输入	
13	NC	空脚	
14	NC	空脚	
15	NC	空脚	
16	RESETQ	上电复位	
17	DACA_R	右声道耳机输出	
18	DACA_L	左声道耳机输出	
19	VREF2	参考地	
20	DACM_L	左声道扬声器输出	
21	DACM_R	右声道扬声器输出	
22	NC	空脚	
23	DACM_SUB	扬声器输出	
24	NC	空脚	
25	SC2_OUT_R	右声道 SCART 输出	
26	SC2_OUT_L	左声道 SCART 输出	
27	VREF1	参考地	
28	SC1_OUT_R	右声道 SCART 输出	
29	SC1_OUT_L	左声道 SCART 输出	
30	CAPL_A	外接音量电容器	
31	AHVSUP	模拟电源（8V）	
32	CAPL_M	接主音量电容器	
33	AHVSS	地	
34	AGNDC	地	
35	SC4_IN_L	左通道 SCART 输入	该集成电路是一种具有 I^2C 总线控制功能的多制式音频处理器，应用电路见附图 2-378（以应用在东芝 32WL48C 液晶电视上为例）
36	SC4_IN_R	右通道 SCART 输入	
37	ASG	模拟屏蔽地	
38	SC3_IN_L	左通道 SCART 输入	
39	SC3_IN_R	右通道 SCART 输入	
40	ASG	模拟屏蔽地	
41	SC2_IN_L	左通道 SCART 输入	
42	SC2_IN_R	右通道 SCART 输入	
43	ASG	模拟屏蔽地	
44	SC1_IN_L	左通道 SCART 输入	
45	SC1_IN_R	右通道 SCART 输入	
46	VREFTOP	参考电压中频 A-D 转换	
47	MONO_IN	单声道信号输入	
48	AVSS	地	
49	AVSUP	模拟电源（5V）	
50	ANA_IN1+	中频信号输入	
51	ANA_IN−	中频信号公共端	
52	ANA_IN2+	中频信号输入	
53	TESTEN	测试	
54	XTAL_IN	振荡器输入	
55	XTAL_OUT	振荡器输出	
56	TP	测试	
57	AUD_CL_OUT	音频时钟输出	
58	NC	空脚	
59	NC	空脚	
60	D_CTR_I/OUT1	数字控制输入/输出	
61	D_CTR_I/OUT0	数字控制输入/输出	
62	ADR_SEL	I^2C 总线地址选择	
63	STANDBYQ	待机控制（低态有效）	
64	NC	空脚	

（435）MSP3411G-QA-B11

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	
2	I^2C_SCL	串行时钟	
3	I^2C_DA	串行数据	
4	I2S_CL	I^2S 时钟	
5	I2S_WS	I^2S 字选通	
6	I2S_DA_OUT	I^2S 数据输出	
7	I2S_DA_IN1	I^2S 数据输入	
8	ADR_DA	I^2C 总线地址数据输出	
9	ADR_WS	I^2C 总线地址字选通	
10	ADR_CL	I^2C 总线地址时钟输出	
11	DVSUP	数字电源（5V）	
12	DVSUP	数字电源（5V）	
13	DVSUP	数字电源（5V）	
14	DVSS	地	
15	DVSS	地	
16	DVSS	地	
17	I2S_DA_IN2	I^2S 数据输入	
18	NC	空脚	
19	NC	空脚	
20	NC	空脚	
21	RESETQ	上电复位	
22	NC	空脚	
23	NC	空脚	
24	DACA_R	耳机输出（右）	
25	DACA_L	耳机输出（左）	该集成电路为多标准音频处理器，采用 80 脚 PQFP 封装，应用电路见附图 2-379（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
26	VREF2	地	
27	DACM_R	扬声器输出（右）	
28	DACM_L	扬声器输出（左）	
29	NC	空脚	
30	DACM_SUB	重低音输出	
31	NC	空脚	
32	NC	空脚	
33	SC2_OUT_R	SCART 输出 2（右）	
34	SC2_OUT_L	SCART 输出 2（左）	
35	VREF1	参考电压	
36	SC1_OUT_R	SCART 输出 1（右）	
37	SC1_OUT_L	SCART 输出 1（左）	
38	CAPL_A	音频功放电容（辅助）	
39	AHVSUP	模拟电源（8V）	
40	CAP_M	音频功放电容（主）	
41	NC	空脚	
42	NC	空脚	
43	AHVSS	地	
44	AHVSS	地	
45	AGNDC	地	
46	NC	空脚	
47	SC4_IN_L	SCART 4 输入（左）	
48	SC4_IN_R	SCART 4 输入（右）	
49	ASGND4	地	
50	SC3_IN_L	SCART 3 输入（左）	
51	SC3_IN_R	SCART 3 输入（右）	
52	ASGND2	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	SC2_IN_L	SCART 2 输入（左）	
54	SC2_IN_R	SCART 2 输入（右）	
55	ASGND1	地	
56	SC1_IN_L	SCART 1 输入（左）	
57	SC1_IN_R	SCART 1 输入（右）	
58	VREFTOP	参考电压 IF A-D 转换	
59	NC	空脚	
60	MONO_IN	单声道输入	
61	AVSS	模拟地	
62	AVSS	模拟地	
63	NC	空脚	
64	NC	空脚	
65	AVSUP	模拟电源（5V）	该集成电路为多标准音频处理器，采用 80 脚 PQFP 封装，应用电路见附图 2-379（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
66	AVSUP	模拟电源（5V）	
67	ANA_IN1+	IF 输入 1	
68	ANA_IN−	IF 公共端	
69	ANA_IN2+	IF 输入 2	
70	TESTEN	测试	
71	XTAL_IN	晶体振荡器输入	
72	XTAL_OUT	晶体振荡器输出	
73	TP	测试	
74	AUD_CL_OUT	音频时钟输出	
75	NC	空脚	
76	NC	空脚	
77	D_CTR_I/O_1	数字控制输入与输出	
78	D_CTR_I/O_0	数字控制输入与输出	
79	ADR_SEL	I^2C 总线地址选择	
80	STANDBYQ	待机（低态有效）	

（436）MSP3415G

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	
2	I2C_CL	I^2C 总线时钟	
3	I2C_DA	I^2C 总线数据	
4	I2S_CL	I^2S 时钟	
5	I2S_WS	I^2S 字选通脉冲	
6	I2S_DA_OUT	I^2S 数据输出	
7	I2S_DA_IN1	I^2S 数据输入	
8	ADR_DA	ADR 数据输出	
9	ADR_WS	ADR 字选通脉冲	
10	ADR_CL	ADR 时钟	该集成电路为多制式多路音频解调处理电路，采用多种封装，此表采用 PMQFP80 脚封装，应用在海尔 L42V6-A8D 液晶电视上
11	DVSUP	数字电源（5V）	
12	DVSUP	数字电源（5V）	
13	DVSUP	数字电源（5V）	
14	DVSS	数字地	
15	DVSS	数字地	
16	DVSS	数字地	
17	I2S_DA_IN2	I^2S 数据输入	
18	NC	空脚	
19	NC	空脚	
20	NC	空脚	
21	RESETQ	上电复位	
22	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
23	NC	空脚	
24	DACA_R	右声道耳机输出	
25	DACA_L	左声道耳机输出	
26	VREF2	参考地	
27	DACM_R	右声道扬声器输出	
28	DACM_L	左声道扬声器输出	
29	NC	空脚	
30	DACM_SUB	扬声器输出	
31	NC	空脚	
32	NC	空脚	
33	SC2_OUT_R	右声道 SCART 输出	
34	SC2_OUT_L	左声道 SCART 输出	
35	VREF1	参考地	
36	SC1_OUT_R	右声道 SCART 输出	
37	SC1_OUT_L	左声道 SCART 输出	
38	CAPL_A	外接音量电容器	
39	AHVSUP	模拟电源（8V）	
40	CAPL_M	接主音量电容器	
41	NC	空脚	
42	NC	空脚	
43	AHVSS	模拟地	
44	AHVSS	模拟地	
45	AGNDC	模拟参考电压	
46	NC	空脚	
47	SC4_IN_L	左通道 SCART 输入	
48	SC4_IN_R	右通道 SCART 输入	
49	ASG	模拟屏蔽地	
50	SC3_IN_L	左通道 SCART 输入	该集成电路为多制式多路音频解调处理电路，采用多种封装，此表采用 PMQFP80 脚封装，应用在海尔 L42V6-A8D 液晶电视上
51	SC3_IN_R	右通道 SCART 输入	
52	ASG	模拟屏蔽地	
53	SC2_IN_L	左通道 SCART 输入	
54	SC2_IN_R	右通道 SCART 输入	
55	ASG	模拟屏蔽地	
56	SC1_IN_L	左通道 SCART 输入	
57	SC1_IN_R	右通道 SCART 输入	
58	VREFTOP	参考电压中频 A-D 转换	
59	NC	空脚	
60	MONO_IN	单声道信号输入	
61	AVSS	模拟地	
62	AVSS	模拟地	
63	NC	空脚	
64	NC	空脚	
65	AVSUP	模拟电源（5V）	
66	AVSUP	模拟电源（5V）	
67	ANA_IN1+	中频信号输入	
68	ANA_IN−	中频信号公共端	
69	ANA_IN2+	中频信号输入	
70	TESTEN	测试	
71	XTAL_IN	振荡器输入	
72	XTAL_OUT	振荡器输出	
73	TP	测试	
74	AUD_CL_OUT	音频时钟输出	
75	NC	空脚	
76	NC	空脚	
77	D_CTR_I/O_1	数字控制输入/输出	
78	D_CTR_I/O_0	数字控制输入/输出	
79	ADR_SEL	I^2C 总线地址选择	
80	STANDBYQ	待机控制（低态有效）	

（437）MSP3440G

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	未用	MSP3440 为 MICRONAS 公司推出的单一芯片多标准声音处理器。采用 PMQFP80 脚封装，应用在液晶电视上
2	I2C_CL	I^2C 时钟	
3	I2C_DA	I^2C 数据	
4	I2S__CL	I^2S 时钟	
5	I2S_WS	I^2S 字选择	
6	I2S_DA_OUT	I^2S 数据输出	
7	I2S_DA_IN1	I^2S 数据输入	
8	ADR_DA	ADR 数据输出	
9	ADR_WS	ADR 字选择	
10	ADR_CL	ADR 时钟	
11	DVSUP	数字电源 5 V	
12	DVSUP	数字电源 5 V	
13	DVSUP	数字电源 5 V	
14	DVSS	数字地	
15	DVSS	数字地	
16	DVSS	数字地	
17	I2S_DA_IN2	I^2S 数据输入	
18	NC	空脚	
19	NC	空脚	
20	NC	空脚	
21	RESETQ	复位	
22	NC	空脚	
23	NC	空脚	
24	DACA_R	右耳机输出	
25	DACA_L	左耳机输出	
26	VREF2	参考地 2	
27	DACM_R	右扬声器输出	
28	DACM_L	左扬声器输出	
29	NC	空脚	
30	DACM_SUB	低音扬声器输出	
31	NC	空脚	
32	NC	空脚	
33	SC2_OUT_R	右 SCART 2 输出	
34	SC2_OUT_L	左 SCART 2 输出	
35	VREF1	参考地 1	
36	SC1_OUT_R	右 SCART 1 输出	
37	SC1_OUT_L	左 SCART 1 输出	
38	CAPL_A	音量电容辅助制式	
39	AHVSUP	+8V 模拟电源	
40	CAPL_M	音量电容主要制式	
41	NC	空脚	
42	NC	空脚	
43	AHVSS	模拟地	
44	AHVSS	模拟地	
45	AGNDC	模拟参考电压	
46	NC	空脚	
47	SC4_IN_L	左 SCART 4 输入	
48	SC4_IN_R	右 SCART 4 输入	
49	ASG	模拟地	
50	SC3_IN_L	左 SCART 3 输入	
51	SC3_IN_R	右 SCART 3 输入	
52	ASG	模拟地	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
53	SC2_IN_L	左 SCART 2 输入	MSP3440 为 MICRONAS 公司推出的单一芯片多标准声音处理器。采用 PMQFP80 脚封装，应用在液晶电视上
54	SC2_IN_R	右 SCART 2 输入	
55	ASG	模拟地	
56	SC1_IN_L	左 SCART 1 输入	
57	SC1_IN_R	右 SCART 1 输入	
58	VREFTOP	A-D 变换参考电压	
59	NC	空脚	
60	MONO_IN	单声道输入	
61	AVSS	模拟地	
62	AVSS	模拟地	
63	NC	空脚	
64	NC	空脚	
65	AVSUP	5V 模拟电源	
66	AVSUP	5V 模拟电源	
67	ANA_IN1+	中频输入 1	
68	ANA_IN−	中频输入共用	
69	ANA_IN2+	中频输入 2	
70	TESTEN	测试脚	
71	XTAL_IN	晶体振荡器输入	
72	XTAL_OUT	晶体振荡器输出	
73	TP	测试脚	
74	AUD_CL_OUT	音频时钟输出 （18.432 MHz）	
75	NC	空脚	
76	NC	空脚	
77	D_CTR_I/O_1	输入/输出 1	
78	D_CTR_I/O_0	输入/输出 0	
79	ADR_SEL	I^2C 总线地址选择	
80	STANDBYQ	停机（低电平有效）	

（438）MSP3450G

引脚号	引脚名称	引 脚 功 能	电压/V	电阻/kΩ R−/R+	备　　注
1	NC	空脚	0	∞/∞	1. 封装：采用 PMQFP80 脚封装 2. 用途：音频信号处理电路 3. 此数据在海尔 L32V6 － A8K 液晶电视上测得
2	I2C_CL	I^2C 时钟信号	4.11	6.51/7.41	
3	I2C_DA	I^2C 数据信号	4.11	6.51/7.41	
4	I2S_CL	I^2S 时钟信号	2.51	6.51/33.01	
5	I2S_WS	I^2S 字选通	2.51	6.51/13.51	
6	I2C_DA_OUT	I^2C 数据输出	2.41	6.51/34.01	
7	I2C_DA_IN1	I^2C 数据输入	2.22	6.2/∞	
8	ADR_DA	地址数据输出	0	5.01/0.22	
9	ADR_WS	地址写选通	0	5.01/0.22	
10	ADR_CL	地址时钟	5.01	5.21/0.22	
11	DVSUP	数字电路+5V 电源	5.01	0.22/0.11	
12	DVSUP	数字电路+5V 电源	5.01	0.22/0.11	
13	DVSUP	数字电路+5V 电源	5.01	0.22/0.11	
14	DVSS	数字电路地	0	0/0	
15	DVSS	数字电路地	0	0/0	
16	DVSS	数字电路地	0	0/0	
17	I2S_DA_IN2	I^2S 数据输入	2.22	6.22/∞	
18	NC	空脚	0	∞/∞	
19	NC	空脚	0	∞/∞	
20	NC	空脚	0	∞/∞	
21	RESETQ	复位信号	5.01	3.01/0.22	
22	NC	空脚	0	∞/∞	
23	NC	空脚	0	∞/∞	
24	DACA_R	耳机信号输出（右声道）	0.02	3.11/3.31	

（续）

引脚号	引脚名称	引 脚 功 能	电压/V	电阻/kΩ R−/R+	备　注
25	DACA_L	耳机信号输出（左声道）	0.02	3.11/3.31	
26	VREF2	接地（参考）	0	0/0	
27	DACM_R	扬声器输出（右声道）	0.02	3.01/3.01	
28	DACM_L	扬声器输出（左声道）	0.02	3.01/3.01	
29	NC	空脚	0	∞/∞	
30	DACM_SUB	重低音输出	0.02	3.01/3.01	
31	NC	空脚	0	∞/∞	
32	NC	空脚	0	∞/∞	
33	SC2_OUT_R	SCART2 输出（右）	3.71	5.31/8.41	
34	SC2_OUT_L	SCART2 输出（左）	3.71	5.31/8.41	
35	VREF1	接地（参考）	0	0	
36	SC1_OUT_R	SCART1 输出（右）	3.71	5.31/8.41	
37	SC1_OUT_L	SCART1 输出（左）	3.71	5.31/8.41	
38	CAPL_A	AUX 音量电容器	5.01	5.01/8.01	
39	AHVSUP	模拟电路+8V 电源	8.01	1.22/1.22	
40	CAPL_M	MAIN 音量电容器	5.01	6.01/9.11	
41	NC	空脚	0	∞/∞	
42	NC	空脚	0	∞/∞	
43	AHVSS	模拟电路地	0	0/0	
44	AHVSS	模拟电路地	0	0/0	
45	AGNDC	模拟参考电压	2.22	5.01/7.01	
46	NC	空脚	0	∞/∞	
47	SC4_IN_L	SCART4 输入（左）	3.01	5.01/7.01	
48	SC4_IN_R	SCART4 输入（右）	3.01	5.01/7.01	
49	ASG	模拟电路保护地	0	0/0	1. 封 装：采 用 PMQFP80 脚封装 2.用途：音频信号处理电路 3. 此 数 据 在 海 尔 L32V6－A8K 液晶电视上测得
50	SC3_IN_L	SCART3 输入（左）	3.01	5.01/7.01	
51	SC3_IN_R	SCART3 输入（右）	3.01	5.01/7.01	
52	ASG	模拟电路保护地	0	0/0	
53	SC2_IN_L	SCART2 输入（左）	3.01	5.01/7.01	
54	SC2_IN_R	SCART2 输入（右）	3.01	5.01/7.01	
55	ASG	模拟电路保护地	0	0/0	
56	SC1_IN_L	SCART1 输入（左）	3.01	5.01/7.01	
57	SC1_IN_R	SCART1 输入（右）	3.01	5.01/7.01	
58	VREFTOP	中频模/数转换器参考电压	1.32	2.51/2.51	
59	NC	空脚	0	∞/∞	
60	MONO_IN	TV 单声道信号输入	3.01	5.01/2.01	
61	AVSS	模拟电路地	0	0/0	
62	AVSS	模拟电路地	0	0/0	
63	NC	空脚	0	∞/∞	
64	NC	空脚	0	∞/∞	
65	AVSUP	模拟电路+5V 电源	5.01	0.52/0.52	
66	AVSUP	模拟电路+5V 电源	5.01	0.52/0.52	
67	ANA_IN1+	中频信号输入	1.01	5.01/6.01	
68	ANA_IN1−	中频信号输入	0.22	5.01/6.01	
69	ANA_IN2+	中频信号输入	0.11	5.01/6.01	
70	TESTEN	测试	0	0/0	
71	XTAL_IN	晶振信号输入	0.51	5.01/5.01	
72	XTAL_OUT	晶振信号输出	2.11	5.01/5.01	
73	TP	测试	0	5.01/5.01	
74	AUD_CL_OUT	音频时钟输出	0.02	5.01/5.01	
75	NC	空脚	0	∞/∞	
76	NC	空脚	0	∞/∞	
77	D_CTR_I/O_1	数字控制输入/输出 1	0	5.01/6.01	
78	D_CTR_I/O_0	数字控制输入/输出 0	0	5.01/6.01	
79	ADR_SEL	I^2C 总线地址选择	0.02	0/0	
80	STANDBYQ	待机控制	5.01	0.52/0.52	

（439）MSP3453G

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	
2	I2C_CL	I^2C 时钟	
3	I2C_DA	I^2C 数据	
4	I2S_CL	I^2S 时钟	
5	I2S_WS	I^2S 字选通	
6	I2S_DA_OUT	I^2S 数据输出	
7	I2S_DA_IN1	I^2S 数据输入	
8	ADR_DA	ADR 数据输出	
9	ADR_WS	ADR 字选通	
10	ADR_CL	ADR 时钟	
11	DVSUP	数字电源（5V）	
12	DVSUP	数字电源（5V）	
13	DVSUP	数字电源（5V）	
14	DVSS	地	
15	DVSS	地	
16	DVSS	地	
17	I2S_DA_IN2	I^2S 数据输入	
18	NC	空脚	
19	NC	空脚	
20	NC	空脚	
21	RESETQ	掉电复位	
22	NC	空脚	
23	NC	空脚	
24	DACA_R	耳机输出（右）	
25	DACA_L	耳机输出（左）	该集成电路为音频处理 IC，应用电路见附图 2-380（以应用在夏普 LCD-37GA6 液晶电视上为例）
26	VREF2	参考电压地	
27	DACM_R	扬声器输出（右）	
28	DACM_L	扬声器输出（左）	
29	NC	空脚	
30	DACM_SUB	重低音输出	
31	NC	空脚	
32	NC	空脚	
33	SC2_OUT_R	SCART 输出（右）	
34	SC2_OUT_L	SCART 输出（左）	
35	VREF1	参考地	
36	SC1_OUT_R	SCART 输出（右）	
37	SC1_OUT_L	SCART 输出（左）	
38	CAPL_A	音量电容（辅助）	
39	ABVSUP	模拟电源（8V）	
40	CAPL_M	音电容（主）	
41	NC	空脚	
42	NC	空脚	
43	AHVSS	地	
44	AHVSS	地	
45	AGNDC	地	
46	NC	空脚	
47	SC4_IN_L	SCART 输入（左）	
48	SC4_IN_R	SCART 输入（右）	
49	ASG4	模拟屏蔽接地	
50	SC3_IN_L	SCART 输入（左）	
51	SC3_IN_R	SCART 输入（右）	
52	ASG2	模拟屏蔽接地	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
53	SC2_IN_L	SCART 输入（左）	该集成电路为音频处理 IC，应用电路见附图 2-380（以应用在夏普 LCD-37GA6 液晶电视上为例）
54	SC2_IN_R	SCART 输入（右）	
55	ASG1	模拟屏蔽接地	
56	SC1_IN_L	SCART 输入（左）	
57	SC1_IN_R	SCART 输入（右）	
58	VREFTOP	参考电压中频 A-D 转换	
59	NC	空脚	
60	MONO_IN	单声道输入	
61	AVSS	地	
62	AVSS	地	
63	NC	空脚	
64	NC	空脚	
65	AVSUP	模拟电源（5V）	
66	AVSUP	模拟电源（5V）	
67	ANA_IN1+	模拟输入	
68	ANA_IN−	模拟输入	
69	ANA_IN2+	模拟输入	
70	TESTEN	测试	
71	XTAL_IN	晶振输入	
72	XTAL_OUT	晶振输出	
73	TP	测试	
74	AUD_CL_OUT	音频时钟输出	
75	NC	空脚	
76	NC	空脚	
77	DELAY CONT	延迟控制	
78	DELAY CONT	延迟控制	
79	ADR_SEL	I^2C 总线地址选择	
80	STANDBYQ	待机（低态有效）	

（440）MSP3463G

引脚号	引脚符号	引 脚 功 能	备 注
1	SCL	I^2C 总线时钟线	该集成电路为丽音解码/音效处理电路，采用 64 脚方形封装，应用电路见附图 2-381（以应用在康佳 LC47BT 20DC 液晶电视上为例）
2	SDA	I^2C 总线数据线	
3	IIS_CL	I^2S 时钟信号	
4	IIS_WS	I^2S 数据信号	
5	IIS_DA_OUT	I^2S 数据输出	
6	IIS_DA_IN1	I^2S 数据输入	
7	ADR_DA	地址数据输出	
8	ADR_WS	地址写选通	
9	ADR_CL	地址时钟	
10	DV_SUP	数字电路+5V 电源	
11	DVSS	地	
12	IIS_DA_IN2	I^2S 数据输入	
13	NC1	空脚	
14	NC2	空脚	
15	NC3	空脚	
16	RESET	复位	
17	DACA R	耳机音频右声道输出	
18	DACA L	耳机音频左声道输出	
19	VREF2	参考地	
20	DACM R	主声道右输出	
21	DACM L	主声道左输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
22	NC	空脚	该集成电路为丽音解码/音效处理电路，采用 64 脚方形封装，应用电路见附图 2-381（以应用在康佳 LC47BT 20DC 液晶电视上为例）
23	DACM SUB	重低音输出	
24	NC	空脚	
25	SC2 OUT R	SCART2 输出（右声道）	
26	SC2 OUT L	SCART2 输出（左声道）	
27	VREF1	参考地	
28	SC1 OUT R	SCART1 输出（右声道）	
29	SC1 OUT L	SCART1 输出（左声道）	
30	CAPL A	耳机音量电容滤波	
31	AHVSUP	电源（+8V）	
32	CAPL M	伴音音量滤波	
33	AHVSS	模拟电路地	
34	AGNDC	参考电压滤波端	
35	SC4_IN_L	SCART4 输入（左声道）	
36	SC4_IN_R	SCART4 输入（右声道）	
37	ASG1	模拟电路地 1	
38	SC3_IN_L	SCART3 输入（左声道）	
39	SC3_IN_R	SCART3 输入（右声道）	
40	ASG2	模拟电路地 2	
41	SC2_IN_L	SCART2 输入（左声道）	
42	SC2_IN_R	SCART2 输入（右声道）	
43	ASG3	模拟电路地 3	
44	SC1_IN_L	SCART1 输入（左声道）	
45	SC1_IN_R	SCART1 输入（右声道）	
46	VREFTOP	参考电压滤波	
47	MONO_IN	单声道音频信号输入	
48	AVSS	模拟电路地	
49	AVSUP	模拟电路+5V 电源	
50	ANA IN1+	TV 伴音中频信号输入	
51	ANA IN−	TV 伴音中频信号输入	
52	ANA IN2+	TV 伴音中频信号输入	
53	TESTEN	测试	
54	XTAL IN	晶振信号输入	
55	XTAL OUT	晶振信号输出	
56	TP	测试	
57	AUD CL OUT	音频时钟输出	
58	NC4	空脚	
59	NC5	空脚	
60	D CTR I/01	数字控制输入与输出	
61	D CTR I/00	数字控制输入与输出	
62	ADR-SEL	I^2C 总线地址选择	
63	STDBY	模拟开/关	
64	NC	空脚	

（441）MSP4411K

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	该集成电路为音频处理器，采用 80 脚 PQFP 封装，应用电路见附图 2-382（以应用在索尼 KLV-S40A10E 液晶电视上为例）
2	I2C_CL	I^2C 时钟	
3	I2C_DA	I^2C 数据	
4	I2S_CL	I^2S 时钟	
5	I2S_WS	I^2S 字选通	
6	I2S_DATA_OUT	I^2S 数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
7	I2S_DA_IN1	I^2S 数据输入	
8	I2S_DEL_IN	I^2S 延时线总线数据输入	
9	I2S_DEL_OUT	I^2S 延时线总线数据输出	
10	I2S_DEL_WS	I^2S 延时线总线字选通	
11	I2S_DEL_WS	I^2S 延时线总线字选通	
12	DVSUP	数字电源（+5V）	
13	DVSUP	数字电源（+5V）	
14	DVSS	数字地	
15	DVSS	数字地	
16	DVSS	数字地	
17	I2S_DA_IN2	I^2S 数据输入	
18	NC	空脚	
19	I2S_CL3	I^2S 时钟信号	
20	I2S_WS3	I^2S 字选通	
21	RESETQ	上电复位	
22	I2S_DA_IN3	I^2S 数据输入	
23	I2S_DA_IN4	I^2S 数据输入	
24	DACA_R	耳机输出（右声道）	
25	DACA_L	耳机输出（左声道）	
26	VREF2	参考电压，接地	
27	DACM_R	扬声器输出（右声道）	
28	DACM_L	扬声器输出（左声道）	
29	DACM_C	中心输出	
30	DACM_SUB	重低音输出	
31	DACM_SR	环绕声输出（右声道）	该集成电路为音频处理器，采用 80 脚 PQFP 封装，应用电路见附图 2-382（以应用在索尼 KLV-S40A10E 液晶电视上为例）
32	DACM_SL	环绕声输出（左声道）	
33	SC2_OUT_R	SCART 输出（右声道）	
34	SC2_OUT_L	SCART 输出（左声道）	
35	VREF1	参考电压，接地	
36	SC1_OUT_R	SCART 输出（右声道）	
37	SC1_OUT_L	SCART 输出（左声道）	
38	CAPL_A	音量电容（副）	
39	AHVSUP	模拟电源	
40	CAPL_M	音量电容（主）	
41	SC3_OUT_R	SCART 输出（右声道）	
42	SC3_OUT_L	SCART 输出（左声道）	
43	AHVSS	模拟地	
44	AHVSS	模拟地	
45	AGNDC	模拟参考电压	
46	NC	空脚	
47	SC4_IN_L	SCART 输入（左声道）	
48	SC4_IN_R	SCART 输入（右声道）	
49	ASG	模拟屏蔽地	
50	SC3_IN_L	SCART 输入（左声道）	
51	SC3_IN_R	SCART 输入（右声道）	
52	ASG	模拟屏蔽地	
53	SC2_IN_L	SCART 输入（左声道）	
54	SC2_IN_R	SCART 输入（右声道）	
55	ASG	模拟屏蔽地	
56	SC1_IN_L	SCART 输入（左声道）	
57	SC1_IN_R	SCART 输入（右声道）	
58	VREFTOP	中频模/数转换器参考电压	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
59	SC5_IN_L	SCART 输入（左声道）	该集成电路为音频处理器，采用 80 脚 PQFP 封装，应用电路见附图 2-382（以应用在索尼 KLV-S40A10E 液晶电视上为例）
60	SC5_IN_R	SCART 输入（右声道）	
61	AVSS	模拟地	
62	AVSS	模拟地	
63	NC	空脚	
64	NC	空脚	
65	AVSUP	模拟电源	
66	AVSUP	模拟电源	
67	ANA_IN1+	中频输入（正）	
68	ANA_IN−	中频输入（负）	
69	ANA_IN2+	中频输入（正）	
70	TESTEN	测试	
71	XTAL_IN	晶体振荡器输入（18.432MHz）	
72	XTAL_OUT	晶体振荡器输出（18.432MHz）	
73	TP	测试	
74	AUD_CL_OUT	音频时钟输出	
75	NC	空脚	
76	SPDIF_OUT	SPDIF 输出	
77	D_CTR_I/O_1	数字控制输入与输出	
78	D_CTR_I/O_0	数字控制输入与输出	
79	ADR_SEL	I^2C 总线地址选择	
80	STANDBYQ	待机（低态有效）	

（442）MSP4450K-VK-EB-000

引脚号	引脚符号	引 脚 功 能	备　注
1	NC_1	空脚	该集成电路为音频处理器，应用在 LG 液晶电视上
2	I2C_CL	I^2C 时钟信号	
3	I2C_DA	I^2C 数据信号	
4	I2S_CL	I^2S 时钟信号	
5	I2S_WS	I^2S 字选通	
6	I2S_DA_OUT	I^2C 数据输出	
7	I2S_DA_IN1	I^2C 数据输入	
8	I2S_DEL_IN	音频延时线总线数据输入，过取样音频时钟输出	
9	I2S_DEL_OUT	音频延时线总线数据输出，音频总线数据输入	
10	I2S_DEL_CL	音频延时线总线时钟输出，音频总线时钟输出	
11	I2S_DEL_WS	音频延时线字选通输出，音频总线字选通输出	
12	DVSUP_1	数字电路电源	
13	DVSUP_2	数字电路电源	
14	DVSS_1	数字电路地	
15	DVSS_2	数字电路地	
16	I2S_DA_IN2	I^2S 数据输入	
17	I2S_CL3	I^2S 时钟信号	
18	I2S_WS3	I^2S 字选通	
19	RESETQ	复位	
20	I2S_DA_IN3	I^2S 数据输入	
21	I2S_DA_IN4	I^2S 数据输入	
22	NC_2	空脚	
23	DACA_R	耳机信号输出（右声道）	
24	DACA_L	耳机信号输出（左声道）	
25	VREF2	参考接地	
26	DACM_R	扬声器输出（右声道）	
27	DACM_L	扬声器输出（左声道）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
28	DACM_C	中心声道	
29	DACM_SUB	低音扬声器输出	
30	DACM_SR	右环绕声信号	
31	DACM_SL	左环绕声信号	
32	NC_3	空脚	
33	SC2_OUT_R	右 SCART2 输出	
34	SC2_OUT_L	左 SCART2 输出	
35	VREF1	参考接地	
36	SC1_OUT_R	右 SCART1 输出	
37	SC1_OUT_L	左 SCART1 输出	
38	CAPL_A	外接音量电容器	
39	AHVSUP	模拟电源	
40	CAPL_M	接主音量电容器	
41	SC3_OUT_R	右 SCART3 输出	
42	SC3_OUT_L	左 SCART3 输出	
43	AHVSS_1	模拟地	
44	AHVSS_2	模拟地	
45	AGNDC	模拟参考电压	
46	NC_4	空脚	
47	NC_5	空脚	
48	SC4_IN_L	左通道 SCART4 输入	
49	SC4_IN_R	右通道 SCART4 输入	
50	SC3_IN_L	左通道 SCART3 输入	
51	SC3_IN_R	右通道 SCART3 输入	
52	SC2_IN_L	左通道 SCART2 输入	
53	SC2_IN_R	右通道 SCART2 输入	该集成电路为音频处理器，应用在 LG 液晶电视上
54	SC1_IN_L	左通道 SCART1 输入	
55	SC1_IN_R	右通道 SCART1 输入	
56	VREFTOP	参考电压中频 A-D 转换	
57	SC5_IN_L/MONO_IN	左通道 SCART5 输入/单声道信号输入	
58	SC5_IN_R	右通道 SCART5 输入	
59	AVSS_1	地	
60	AVSS_2	地	
61	AVSUP_1	模拟电源	
62	AVSUP_2	模拟电源	
63	ANA_IN1+	中频信号输入	
64	ANA_IN−	中频信号输入	
65	ANA_IN2+	中频信号输入	
66	TESTEN	测试	
67	XTAL_IN	振荡器输入	
68	XTAL_OUT	振荡器输出	
69	TP	测试	
70	AUD_CL_OUT	音频时钟输出	
71	NC_6	空脚	
72	NC_7	空脚	
73	NC_8	空脚	
74	NC_9	空脚	
75	NC_10	空脚	
76	SPDIF_OUT	SPDIF 输出	
77	D_CTR_I/O_1	数字控制输入/输出	
78	D_CTR_I/O_0	数字控制输入/输出	
79	ADR_SEL	I^2C 总线地址选择	
80	STANDBYQ	待机控制（低态有效）	

（443）MSP4458G-C4

引脚号	引脚符号	引 脚 功 能	备　注
1	I2C_CL	I^2C 时钟	
2	I2C_DA	I^2C 数据	
3	I2S_CL	I^2S 时钟	
4	I2S_WS	I^2S 字选通	
5	I2S_DA_OUT	I^2S 数据输出	
6	I2S_DA_IN1	I^2S 数据输入	
7	I2S_DA_OUT4	I^2S 数据输出	
8	I2S_WS4	I^2S 字选通	
9	I2S_CL4	I^2S 时钟	
10	DVSUP	数字电源（+5V）	
11	DVSS	地	
12	I2S_DA_IN2/3	I^2S2/3 数据输入	
13	NC1	空脚	
14	I2S_CL3	I^2S 3 时钟	
15	I2S_WS3	I^2S 字选通	
16	RESETQ	复位	
17	DACA_R	AUX 输出（右）	
18	DACA_L	AUX 输出（左）	
19	VREF2	参考电压	
20	DACM_R	主输出（右）	
21	DACM_L	主输出（左）	
22	NC2	空脚	
23	NC3	空脚	
24	NC4	空脚	
25	SC2_OUT_R	SCART 输出 2（右）	该集成电路为多标准声音处理器，采用 64 脚 PLQFP 封装，应用电路见附图 2-383（以应用在 LG 42LG6000 液晶电视上为例）
26	SC2_OUT_L	SCART 输出 2（左）	
27	VREF1	参考电压	
28	SC1_OUT_R	SCART 输出 1（右）	
29	SC1_OUT_L	SCART 输出 1（左）	
30	CAPL_A	音量电容（辅助）	
31	AHVSUP	模拟电源（8V）	
32	CAPL_M	音量电容（主）	
33	AHVSS	模拟地	
34	AGNDC	模拟参考电压	
35	SC4_IN_L	SCART 4 输入（左）	
36	SC4_IN_R	SCART 4 输入（右）	
37	ASG1	模拟屏蔽接地	
38	SC3_IN_L	SCART 3 输入（左）	
39	SC3_IN_R	SCART 3 输入（右）	
40	ASG2	模拟屏蔽接地	
41	SC2_IN_L	SCART 2 输入（左）	
42	SC2_IN_R	SCART 2 输入（右）	
43	ASG3	模拟屏蔽接地	
44	SC1_IN_L	SCART 1 输入（左）	
45	SC1_IN_R	SCART 1 输入（右）	
46	VREFTOP	参考电压 A-D 转换	
47	MONO_IN	单声道输入	
48	AVSS	模拟地	
49	AVSUP	模拟电源（+5V）	
50	ANA_IN1+	IF 输入	
51	ANA_IN−	IF 输入	
52	ANA_IN2+	IF 输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	TESTEN	测试	该集成电路为多标准声音处理器，采用 64 脚 PLQFP 封装，应用电路见附图 2-383（以应用在 LG 42LG6000 液晶电视上为例）
54	XTAL_IN	晶体振荡器输入	
55	XTAL_OUT	晶体振荡器输出	
56	TP	测试	
57	AUD_CL_OUT	音频时钟输出（18.432MHz）	
58	NC5	空脚	
59	NC6	空脚	
60	D_CTR_I/O_1	数字控制输入/输出 1	
61	D_CTR_I/O_0	数字控制输入/输出 0	
62	ADR_SEL	I^2C 总线地址选择	
63	STANDBYQ	待机（低态有效）	
64	NC7	空脚	

（444）MST3361CMK-LF-170

引脚号	引脚符号	引 脚 功 能	备　注
1	DDCASCL	HDCP 连接 A 的总线时钟	该集成电路为数字处理器，应用在 LG 52LG 70ED-CA 液晶电视上
2	GND_1	地	
3	AVDD_18	电源	
4	AVDD_33_1	电源	
5	RXA0N	DVI/HDMI 信号负数据 A 输入通道 0	
6	RXA0P	DVI/HDMI 信号正数据 A 输入通道 0	
7	GND_2	地	
8	RXA1N	DVI/HDMI 信号负数据 A 输入通道 1	
9	RXA1P	DVI/HDMI 信号正数据 A 输入通道 1	
10	AVDD_33_2	电源	
11	RXA2N	DVI/HDMI 信号负数据 A 输入通道 2	
12	RXA2P	DVI/HDMI 信号正数据 A 输入通道 2	
13	GND_3	地	
14	RXACKN	DVI/HDMI 负时钟信号 A 输入	
15	RXACKP	DVI/HDMI 正时钟信号 A 输入	
16	RXB0P	DVI/HDMI 信号正数据 B 输入通道 0	
17	RXB0N	DVI/HDMI 信号负数据 B 输入通道 0	
18	GND_4	地	
19	RXB1N	DVI/HDMI 信号负数据 B 输入通道 1	
20	RXB1P	DVI/HDMI 信号正数据 B 输入通道 1	
21	AVDD_33_3	电源	
22	RXB2N	DVI/HDMI 信号负数据 B 输入通道 2	
23	RXB2P	DVI/HDMI 信号正数据 B 输入通道 2	
24	GND_5	地	
25	RXBCKN	DVI/HDMI 负时钟信号 B 输入	
26	RXBCKP	DVI/HDMI 正时钟信号 B 输入	
27	AVDD_33_4	电源	
28	REXT	连接外部电阻	
29	GND_6	地	
30	AVDD_33_5	电源	
31	DDCBSCL	DDC 时钟 B 模拟端口	
32	DDCBSDA	DDC 数据 B 模拟端口	
33	AVDD_33_6	电源	
34	GND_7	地	
35	VREFP	正参考电压	
36	VREFN	负参考电压	
37	HSYNC0	行同步消隐信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
38	VSYNC0	场同步消隐信号	
39	AVDD_33_7	电源	
40	GND_8	地	
41	BIN0P	模拟蓝基色信号输入通道 0（正）	
42	BIN0N	模拟蓝基色信号输入通道 0（负）	
43	SOGIN0	绿基色消隐信号输入通道 0	
44	GIN0P	模拟绿基色信号输入通道 0（正）	
45	GIN0N	模拟绿基色信号输入通道 0（负）	
46	RIN0P	模拟红基色信号输入通道 0（正）	
47	RIN0N	模拟红基色信号输入通道 0（负）	
48	NC_1	空脚	
49	NC_2	空脚	
50	NC_3	空脚	
51	NC_4	空脚	
52	NC_5	空脚	
53	NC_6	空脚	
54	NC_7	空脚	
55	NC_8	空脚	
56	NC_9	空脚	
57	AVDD_33_8	电源	
58	GND_9	地	
59	GND_10	地	
60	AVDD_MPLL	电源	
61	XOUT	字符振荡输出	
62	XIN	字符振荡输入	
63	HWRESET	硬件复位	该集成电路为数字处理器，应用在 LG 52LG 70ED-CA 液晶电视上
64	A0	地址信号	
65	SCL	串行时钟	
66	SDA	串行数据	
67	VDDP_1	电源	
68	INT	中断信号	
69	NC_10	空脚	
70	NC_11	空脚	
71	DATA29	数据信号	
72	DATA28	数据信号	
73	DATA27	数据信号	
74	DATA26	数据信号	
75	DATA25	数据信号	
76	DATA24	数据信号	
77	DATA23	数据信号	
78	DATA22	数据信号	
79	DATA21	数据信号	
80	DATA20	数据信号	
81	VDDP_2	电源	
82	GND_11	地	
83	DATA19	数据信号	
84	DATA18	数据信号	
85	DATA17	数据信号	
86	DATA16	数据信号	
87	DATA15	数据信号	
88	DATA14	数据信号	
89	DATA13	数据信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
90	DATA12	数据信号	
91	DATA11	数据信号	
92	DATA10	数据信号	
93	VDDP_3	电源	
94	GND_12	地	
95	VDDC_1	电源	
96	DATACK	数据时钟	
97	SOGOUT	绿基色消隐信号输出	
98	HSOUT	行同步输出	
99	VSOUT	场同步输出	
100	FIELD/GPO/CEC	偶场指示信号/通用输出口/消费电子控制	
101	VDDP_4	电源	
102	GND_13	地	
103	VDDC_2	电源	
104	DATA9	数据信号	
105	DATA8	数据信号	
106	DATA7	数据信号	
107	DATA6	数据信号	
108	DATA5	数据信号	该集成电路为数字处理器，应用在 LG 52LG 70ED-CA 液晶电视上
109	DATA4	数据信号	
110	DATA3	数据信号	
111	DATA2	数据信号	
112	DATA1	数据信号	
113	DATA0	数据信号	
114	VDDP_5	电源	
115	GND_14	地	
116	VDDC_3	电源	
117	NC_12	空脚	
118	NC_13	空脚	
119	NC_14	空脚	
120	AUSD	音频数据信号	
121	AUSCK	音频时钟信号	
122	AUWS	音频选择输出	
123	AUMUTE	音频静音	
124	MCKO	映像时钟输出	
125	SPIDFO/CDC	伴音中频输出/消费电子控制	
126	VDDP_6	电源	
127	GND_15	地	
128	DDCASDA	HDCP 连接 A 的总线数据	

（445）MST3383

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	
2	NC	空脚	
3	NC	空脚	
4	AVDD_DVI	DVI 电源（3.3V）	该集成电路为驱动芯片，采用 128 脚 PQFP 封装，应用在液晶电视、投影仪、数字电视、等离子显示器等领域
5	GND	地	
6	NC	空脚	
7	NC	空脚	
8	NC	空脚	
9	NC	空脚	
10	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
11	NC	空脚	
12	NC	空脚	
13	NC	空脚	
14	NC	空脚	
15	NC	空脚	
16	NC	空脚	
17	NC	空脚	
18	NC	空脚	
19	NC	空脚	
20	NC	空脚	
21	NC	空脚	
22	NC	空脚	
23	NC	空脚	
24	NC	空脚	
25	NC	空脚	
26	NC	空脚	
27	NC	空脚	
28	NC	空脚	
29	AVDD_DVI	DVI 电源（3.3V）	
30	GND	地	
31	GND	地	
32	AVDD_MPLL	主 PLL 电源（3.3V）	
33	XOUT	晶体振荡器输出	
34	XIN	晶体振荡器输入	
35	HWRESET	硬件复位	该集成电路为驱动芯片，采用 128 脚 PQFP 封装，应用在液晶电视、投影仪、数字电视、等离子显示器等领域
36	A0	串行接口地址输入	
37	SCL	2 线串行总线时钟输入	
38	SDA	2 线串行总线数据输入与输出	
39	VDDP	数字输出电源（3.3V）	
40	INT	CPU 中断可编程用户	
41	MCL	时钟信号	
42	MDA	数据信号	
43	DATA[23]	数据输出位	
44	DATA[22]	数据输出位	
45	DATA[21]	数据输出位	
46	DATA[20]	数据输出位	
47	DATA[19]	数据输出位	
48	DATA[18]	数据输出位	
49	DATA[17]	数据输出位	
50	DATA[16]	数据输出位	
51	NC	空脚	
52	NC	空脚	
53	VDDP	数字输出电源（3.3V）	
54	GND	地	
55	DATA[15]	数据输出位	
56	DATA[14]	数据输出位	
57	DATA[13]	数据输出位	
58	DATA[12]	数据输出位	
59	DATA[11]	数据输出位	
60	DATA[10]	数据输出位	
61	DATA[9]	数据输出位	
62	DATA[8]	数据输出位	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
63	NC	空脚	
64	NC	空脚	
65	VDDP	数字输出电源（3.3V）	
66	GND	地	
67	VDDC	数字核心电源（2.5V）	
68	DATACK	时钟输出	
69	SOGOUT/DE	绿同步输出/数据使能	
70	HSOUT	行同步输出	
71	VSOUT	场同步输出	
72	FIELD/GPO	帧指示输出中隔行扫描输入/通用输出可编程用户	
73	VDDP	数字输出电源（3.3V）	
74	GND	地	
75	VDDC	数字核心电源（2.5V）	
76	DATA[7]	数据输出位	
77	DATA[6]	数据输出位	
78	DATA[5]	数据输出位	
79	DATA[4]	数据输出位	
80	DATA[3]	数据输出位	
81	DATA[2]	数据输出位	
82	DATA[1]	数据输出位	
83	DATA[0]	数据输出位	
84	NC	空脚	
85	NC	空脚	
86	VDDP	数字输出电源（3.3V）	
87	GND	地	该集成电路为驱动芯片，采用 128 脚 PQFP 封装，应用在液晶电视、投影仪、数字电视、等离子显示器等领域
88	VDDP	数字输出电源（3.3V）	
89	GND	地	
90	VDDP	数字输出电源（3.3V）	
91	GND	地	
92	VDDC	数字核心电源（2.5V）	
93	NC	空脚	
94	NC	空脚	
95	NC	空脚	
96	AUSD	音频串行数据输出位	
97	AUSCK	音频串行时钟输出	
98	AUWS	音频串行字选择输出	
99	AUMUTE	音频输出静音控制	
100	MCKO	音频主时钟输出	
101	SPDIFO	音频 SPDIF 输出	
102	VDDP	数字输出电源（3.3V）	
103	GND	地	
104	GND	地	
105	GND	地	
106	AVDD_AUPLL	音频 PLL 电源	
107	GND	地	
108	RX0N	负 DVI/HDMI 输入（为数据通道 0）	
109	RX0P	正 DVI/HDMI 输入（为数据通道 0）	
110	GND	地	
111	RX1N	负 DVI/HDMI 输入（为数据通道 1）	
112	RX1P	正 DVI/HDMI 输入（为数据通道 1）	
113	AVDD_DVI	DVI 电源（3.3V）	
114	RX2N	负 DVI/HDMI 输入（为数据通道 2）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
115	RX2P	正 DVI/HDMI 输入（为数据通道 2）	该集成电路为驱动芯片，采用 128 脚 PQFP 封装，应用在液晶电视、投影仪、数字电视、等离子显示器等领域
116	GND	地	
117	RXCKN	负 DVI/HDMI 输入（为时钟通道）	
118	RXCKP	正 DVI/HDMI 输入（为时钟通道）	
119	AVDD_DVI	DVI 电源（3.3V）	
120	REXT	外部电阻 390Ω连接 AVDD_DVI	
121	NC	空脚	
122	GND	地	
123	AVDD_PLL	PLL 电源（3.3V）	
124	DDCSCL	HDCP 从串行总线时钟输入（为 DVI）	
125	DDCSDA	HDCP 从串行总线数据输入与输出（为 DVI）	
126	AVDD_DVI	DVI 电源（3.3V）	
127	GND	地	
128	NC	空脚	

（446）MST3583M

引脚号	引脚符号	引 脚 功 能	电压/V	备 注
1	VREFN	参考电压	0	该集成电路为数字处理器，应用在夏普 LC-42D43U 液晶电视上
2	HSYNC0	行同步信号	3.2	
3	VSYNC0	场同步信号	3.2	
4	AVDD_ADC	电源	3.3	
5	GND	地	0	
6	BIN0P	蓝基色信号输入通道 0（正）	0	
7	BIN0N	蓝基色信号输入通道 0（负）	0	
8	SOGIN0	绿基色消隐信号输入通道 0	0.3	
9	GIN0P	绿基色信号输入通道 0（正）	0	
10	GIN0N	绿基色信号输入通道 0（负）	0	
11	RIN0P	红基色信号输入通道 0（正）	0	
12	RIN0N	红基色信号输入通道 0（负）	0	
13	HSYNC1	行同步信号	0	
14	VSYNC1	场同步信号	2.2	
15	BIN1P	蓝基色信号输入通道 1（正）	0	
16	BIN1N	蓝基色信号输入通道 1（负）	0	
17	SOGIN1	绿基色消隐信号输入通道 1	0.3	
18	GIN1P	绿基色信号输入通道 1（正）	0	
19	GIN1N	绿基色信号输入通道 1（负）	0	
20	RIN1P	红基色信号输入通道 1（正）	0	
21	RIN1N	红基色信号输入通道 1（负）	0	
22	NC	空脚	0	
23	NC	空脚	0	
24	NC	空脚	0	
25	NC	空脚	0	
26	NC	空脚	0	
27	NC	空脚	0	
28	NC	空脚	0	
29	AVDD_ADC	电源	3.3	
30	GND	地	0	
31	GND	地	0	
32	AVDD_MPLL	电源	3.3	
33	XOUT	晶振输出	1.2	
34	XIN	晶振输入	1.1	
35	HWRESET	硬件复位	0	

（续）

引脚号	引脚符号	引 脚 功 能	电压/V	备　注
36	A0	地址信号	2.9	
37	SCL	串行时钟	3.3	
38	SDA	串行数据	3.3	
39	VDDP	电源	3.3	
40	INT	中断信号	0	
41	MCL	主时钟	0.5	
42	MDA	主数据	1.6	
43	DATA23	数据信号	0	
44	DATA22	数据信号	0	
45	DATA21	数据信号	0	
46	DATA20	数据信号	0	
47	DATA19	数据信号	0	
48	DATA18	数据信号	0	
49	DATA17	数据信号	0	
50	DATA16	数据信号	2.6	
51	NC	空脚	0	
52	NC	空脚	0	
53	VDDP	电源	3.3	
54	GND	地	0	
55	DATA15	数据信号	2.6	
56	DATA14	数据信号	0	
57	DATA13	数据信号	2.6	
58	DATA12	数据信号	0	
59	DATA11	数据信号	0	
60	DATA10	数据信号	0	
61	DATA9	数据信号	0	该集成电路为数字处理器，应用在夏普 LC-42D43U 液晶电视上
62	DATA8	数据信号	0	
63	NC	空脚	0	
64	NC	空脚	0	
65	VDDP	电源	3.3	
66	GND	地	0	
67	VDDC	电源	2.5	
68	DATACK	数据时钟	0	
69	SOGOUT/DE	绿基色消隐信号输出/使能	0	
70	HSOUT	行同步输出	0	
71	VSOUT	场同步输出	0	
72	FIELD/GPO	偶场指示信号/通用输出口	0	
73	VDDP	电源	3.3	
74	GND	地	0	
75	VDDC	电源	2.5	
76	DATA7	数据信号	0	
77	DATA6	数据信号	0	
78	DATA5	数据信号	0	
79	DATA4	数据信号	0	
80	DATA3	数据信号	0	
81	DATA2	数据信号	0	
82	DATA1	数据信号	0	
83	DATA0	数据信号	0	
84	NC	空脚	0	
85	NC	空脚	0	
86	VDDP	电源	3.3	
87	GND	地	0	

（续）

引脚号	引脚符号	引 脚 功 能	电压/V	备　注
88	VDDP	电源	3.3	
89	GND	地	00	
90	VDDP	电源	3.3	
91	GND	地	0	
92	VDDC	电源	2.5	
93	NC	空脚	0	
94	NC	空脚	0	
95	NC	空脚	0	
96	AUSD	音频数据信号	0	
97	AUSCK	音频时钟信号	0	
98	AUWS	音频选择输出	0	
99	AUMUTE	音频静音	0	
100	MCKO	映像时钟输出	0	
101	SPDIFO	伴音中频输出	0	
102	VDDP	电源	3.3	
103	GND	地	0	
104	GND	地	0	
105	GND	地	0	
106	VDDC	电源	2.5	
107	GND	地	0	该集成电路为数字处理器，应用在夏普 LC-42D43U 液晶电视上
108	RX0N	DVI/HDMI 通道 0 负数据输入	3.3	
109	RX0P	DVI/HDMI 通道 0 正数据输入	3.3	
110	GND	地	0	
111	RX1N	DVI/HDMI 通道 1 负数据输入	3.3	
112	RX1P	DVI/HDMI 通道 1 正数据输入	3.3	
113	AVDD_ADC	电源	3.3	
114	RX2N	DVI/HDMI 通道 2 负数据输入	3.3	
115	RX2P	DVI/HDMI 通道 2 正数据输入	3.3	
116	GND	地	0	
117	RXCKN	DVI/HDMI 负时钟输入	3.3	
118	RXCKP	DVI/HDMI 正时钟输入	3.3	
119	AVDD_ADC	电源	3.3	
120	REXT	外接电阻	3.3	
121	NC	空脚	0	
122	GND	地	0	
123	AVDD_PLL	电源	3.3	
124	DDCSCL	从串口数据时钟	2.2	
125	DDCSDA	从串口数据输入与输出	2.2	
126	AVDD_ADC	电源	3.3	
127	GND	地	0	
128	VREFP	参考电压	0	

（447）MST5151

引脚号	引 脚 符 号	功　能
1	GND	接地
2	DA0+	DVI 输入口
3	DA0−	DVI 输入口
4	AVDD-DVI	DVI 3.3V 电源
5	DA1+	DVI 输入口
6	DA1−	DVI 输入口
7	GND	接地
8，9	CLK+，CLK−	DVI 时钟输入信号

（续）

引脚号	引 脚 符 号	功　　能
10	AVDD-DVI	DVI 3.3V 电源
11	REXT	外部中断电阻
12	AVDD-PLL	PLL 的 3.3V 电源
13	GND	接地
14	DVI-SDA	DDC 接口，串行数据信号
15	DVI-SCL	DDC 接口，串行时钟信号
16	GND	接地
17	AVDD-ADC	ADC 3.3V 电源
20，21	BIN1M，BIN1P	Pb 模拟信号输入（YPbPr）
22	SOGIN1	Y 同步信号（YPbPr）
23，24	GIN1M，GIN1P	Y 模拟信号输入（YPbPr）
25，26	RIN1M，RINIP	Pr 模拟信号输入（YPbPr）
27，28	BIN0M，BIN0P	Pb 模拟信号输入（VGA）
29，30	GIN0M，GIN0P	Y 模拟信号输入（VGA）
31	SOGIN0	Y 同步信号（VGA）
32，33	RIN0M，RIN0P	Pr 模拟信号输入（VGA）
34	AVDD-ADC	ADC 3.3V 电源
35	GND	接地
36	AHSYNC	ADC 行同步信号输入
37	AVSYNC	ADC 场同步信号输入
41～48	VI-DATA	视频信号（Y，U，V）数据输入
49	AVDD-APLL	音频 PLL 的 1.8V 电源
50	GND	接地
52	VI-CK	视频信号时钟输入
54～61	VI-DATA	视频信号（Y，U，V）数据输入
63	VDDC	数字核心 1.8V 电源
64，65	GND	接地
66	VDDP	数字输出 3.3V 电源
67	HWRESET	硬件重启，恒为高电平输入
68	INT	MCU 中断输出
72～75	DBUS[0:3]	与 MCU 的数据通信输入/输出
79	VDDC	数字核心 1.8V 电源
80	GND	接地
81	DQS[3]	数据写入使能端
82～85	MDATA[31:28]	数据输入输出端
86	VDDM	存储器 2.5V 电源
87	GND	接地
88～99	MDATA[27:16]	数据输入输出端
100	DQS[2]	数据写入使能端
101	DQM[1]	数据输出标识
102	VDDM	存储器 2.5V 电源
103	GND	接地
104	MVREF	参考电压输入
105	MCLKE	时钟输入使能端
106	MCLKZ	时钟补充信号（针对不同的时钟信号）输入
107	MCLK	时钟信号输入
108	GND	接地
109	AVDD-PLL2	PLL2 的 3.3V 电源
110，111	BADR[1:0]	层选地址
112	RASZ	行地址开关（低电平有效）

（续）

引脚号	引 脚 符 号	功　　能
113	VDDM	存储器 2.5V 电源
114	GND	接地
115	CASZ	场地址开关（低电平有效）
117～124	MADR[0:7]	地址输出
125	VDDM	存储器 2.5V 电源
126	GND	接地
127～130	MADR[8:11]	地址输出
131	VDDC	数字核心 1.8V 电源
132	GND	接地
133	DQM[0]	数据输出标识
134	DQS[1]	数据写入使能端
135～138	MDATA[15:12]	数据输入输出端
139	VDDM	存储器 2.5V 电源
140	GND	接地
141～152	MDATA[11:0]	数据输入输出端
153	DQS[0]	数据写入使能端
154	VDDM	存储器 2.5V 电源
155	GND	接地
156	VDDC	数字核心 1.8V 电源
157	GND	接地
159	GND	接地
160	LVA3P	低压差分时钟输入
161	LVA3M	低压差分时钟输入
162	VDDP	数字输出 3.3V 电源
163	GND	接地
164	LVACKM	低压差分时钟输入
165	LVACKP	低压差分时钟输入
166	LVA2P	低压差分时钟输入
167	LVA1P	低压差分时钟输入
168	LVA2M	低压差分时钟输入
169	LVA1M	低压差分时钟输入
170	LVA0P	低压差分时钟输入
171	LVA0M	低压差分时钟输入
172	GND	接地
173	VDDC	数字核心 1.8V 电源
182	VDDP	数字输出 3.3V 电源
183，184	GND	接地
185	VDDC	数字核心 1.8V 电源
188	AUMCK	音频控制时钟信号输出
189	AUSD	音频数据信号输出
190	AUSCK	音频时钟信号输出
191	AUWS	选择输出端
194	GND	接地
195	VDDC	数字核心 1.8V 电源
202	XIN	晶振输入接口
203	XOUT	晶振输出接口
204	AVDD-MPLL	PLL 的 3.3V 电源
205，206	GND	接地
207	DA2+	DVI 输入口
208	DA2−	DVI 输入口

注：表中未出现的引脚均为空脚。

（448）MST518

引脚号	引脚符号	引 脚 功 能	电压/V	备　注
1	GND	地	–	1. 封装：采用 QFP160 脚封装 2. 用途：MST518 是一块为液晶设计的高性能、高集成度的图像处理芯片，能支持到SXGA格式（1280×1024）。它集成了一组高性能模-数转换器、高质量格式变换系统、OSD 发生器、输出时钟产生器、多格式输出显示接口（支持 TTL、LVDS、RSDS） 3. 应用领域：液晶显示器与液晶电视 4. 此数据在康佳 LC-TM2018S 液晶电视上测得
2	BYPASS	外接滤波电容	3.21	
3	BB[6]	TTL 蓝色信号通道（此机未用）	–	
4	BB[7]	TTL 蓝色信号通道（此机未用）	–	
5	GB[0]	TTL 绿色信号通道（此机未用）	–	
6	GB[1]	TTL 绿色信号通道（此机未用）	–	
7	GB[2]	TTL 绿色信号通道（此机未用）	–	
8	GB[3]	TTL 绿色信号通道（此机未用）	–	
9	GND	地	–	
10	VDDP	数字信号输出电源（此机未用）	3.32	
11	GB[4]	TTL 绿色信号通道（此机未用）	–	
12	GB[5]	TTL 绿色信号通道（此机未用）	–	
13	GB[6]	TTL 绿色信号通道（此机未用）	–	
14	GB[7]	TTL 绿色信号通道（此机未用）	–	
15	RB[0]	TTL 红色信号通道（此机未用）	–	
16	RB[1]	TTL 红色信号通道（此机未用）	–	
17	RB[2]	TTL 红色信号通道（此机未用）	–	
18	RB[3]	TTL 红色信号通道（此机未用）	–	
19	VDDC	数字电路电源	2.52	
20	GND	数字电路地	–	
21	GND	数字电路地	–	
22	VDDP	数字信号输出电源	3.32	
23	RB[4]	TTL 红色信号通道（此机未用）	–	
24	RB[5]	TTL 红色信号通道（此机未用）	–	
25	RB[6]	TTL 红色信号通道（此机未用）	–	
26	RB[7]	TTL 红色信号通道（此机未用）	–	
27	NC	空脚	–	
28	NC	空脚	–	
29	DDC_DAT	模拟接口 DDC 数据（此机未用）	–	
30	DDC_CLK	模拟接口 DDC 时钟（此机未用）	–	
31	DDCROM_CLK	DDC ROM 时钟（此机未用）	–	
32	DDCROM_DAT	DDC ROM 数据（此机未用）	–	
33	HWRESET	硬复位，高电平有效	0.31	
34	XIN	晶振信号输入	1.49	
35	XOUT	晶振信号输出		
36	AVDD_MPLL	MPLL 电源	3.32	
37	GND	数字电路地	–	
38	HSYNC0	模拟行同步信号输入通道 0	3.21	
39	VSYNC0	模拟场同步信号输入通道 0	3.03	
40	HSYNC1	模拟行同步信号输入通道 1	3.51	
41	VSYNC1	模拟场同步信号输入通道 1	3.98	
42	GND	数字电路地	–	
43	NC	空脚	–	
44	NC	空脚	–	
45	GND	数字电路地	–	
46	NC	空脚	–	
47	NC	空脚	–	
48	AVDD	模-数转换器电源	3.32	
49	NC	空脚	–	
50	NC	空脚	–	
51	NC	空脚	–	
52	NC	空脚	–	
53	NC	空脚	–	

（续）

引脚号	引脚符号	引 脚 功 能	电压/V	备 注
54	AVDD	模-数转换器电源	3.32	
55	REXT	外接 390Ω/3.3V 电阻	3.21	
56	AVDD_PLL	锁相环电源	3.32	
57	NC	空脚	–	
58	AVDD	模-数转换器电源	3.32	
59	GND	数字电路地		
60	BIN1	模拟蓝信号输入通道 1	0	
61	BIN1M	模拟蓝信号输入通道 1 参考地电位	0	
62	SOGIN1	绿同步信号输入通道 1	0	
63	GIN1	模拟绿信号输入通道 1	0	
64	GIN1M	模拟绿信号输入通道 1 参考地电位	0	
65	RIN1	模拟红信号输入通道 1	0	
66	RIN1M	模拟红信号输入通道 1 参考地电位	0	
67	GND	地	–	
68	NC	空脚	–	
69	BIN0M	模拟蓝信号输入通道 0 参考地电位	0	
70	BIN0	模拟蓝信号输入通道 0	0	
71	GIN0M	模拟绿信号输入通道 0 参考地电位	0	1. 封装：采用 QFP160 脚封装
72	GIN0	模拟绿信号输入通道 0	0	2. 用途：MST518 是一块为液晶设计的高性能、高集成度的图像处理芯片，能支持到SXGA格式（1280×1024）。它集成了一组高性能模-数转换器、高质量格式变换系统、OSD 发生器、输出时钟产生器、多格式输出显示接口（支持 TTL、LVDS、RSDS）
73	SOGIN0	绿同步信号输入通道 0	0	
74	RIN0M	模拟红信号输入通道 0 参考地电位	0	
75	RIN0	模拟红信号输入通道 0	0	
76	GND	数字电路地	–	
77	AVDD	模-数转换器电源	3.32	
78	RMID	Scaler 内部参考电压	0.22	
79	REFP	内部 ADC 退耦＋	1.79	
80	REFM	内部 ADC 退耦－	0.89	
81	GND	数字电路地	–	
82	CS	三线串行总线的片选信号	0	
83	SDA	三线串行总线的数据信号	3.21	
84	SCL	三线串行总线的时钟信号	3.21	
85	INT	芯片中断	2.99	3. 应用领域：液晶显示器与液晶电视
86	GOUT0/PWM0	脉宽调制输出 0（本机未用）	–	
87	GOUT1/PWM1	脉宽调制输出 1（本机未用）	–	4. 此数据在康佳 LC-TM2018S 液晶电视上测得
88	VDDP	数字信号输出电源	3.32	
89	GND	数字电路地	–	
90	NC	空脚	–	
91	AD[0]	并行总线（本机未用）	–	
92	AD[1]	并行总线（本机未用）	–	
93	AD[2]	并行总线（本机未用）	–	
94	AD[3]	并行总线（本机未用）	–	
95	AD[4]	并行总线（本机未用）	–	
96	AD[5]	并行总线（本机未用）	–	
97	AD[6]	并行总线（本机未用）	–	
98	AD[7]	并行总线（本机未用）	–	
99	VDDP	数字信号输出电源	3.32	
100	GND	数字电路地	–	
101	GND	数字电路地	–	
102	VDDC	数字电路电源	2.52	
103	DBE7	8 位数字蓝色信号输出	0	
104	DBE6	8 位数字蓝色信号输出	0	
105	DBE5	8 位数字蓝色信号输出	0	
106	DBE4	8 位数字蓝色信号输出	0	

（续）

引脚号	引脚符号	引 脚 功 能	电压/V	备　注
107	DBE3	8 位数字蓝色信号输出	0	
108	DBE2	8 位数字蓝色信号输出	0	
109	DBE1	8 位数字蓝色信号输出	0	
110	DBE0	8 位数字蓝色信号输出	0	
111	VDDP	数字信号输出电源	3.32	
112	GND	数字电路地	–	
113	GND	数字电路地	–	
114	VDDC	数字电路电源	2.52	
115	DGE7	8 位数字绿色信号	0	
116	DGE6	8 位数字绿色信号	0	
117	DGE5	8 位数字绿色信号	0	
118	DGE4	8 位数字绿色信号	0	
119	DGE3	8 位数字绿色信号	0	
120	DGE2	8 位数字绿色信号	0	
121	NC	空脚	–	
122	NC	空脚	–	
123	NC	空脚	–	
124	NC	空脚	–	
125	BUSTYPE	总线类型选择（本机未用）	–	1. 封装：采用 QFP160 脚封装 2. 用途：MST518 是一块为液晶设计的高性能、高集成度的图像处理芯片，能支持到SXGA格式（1280×1024）。它集成了一组高性能模-数转换器、高质量格式变换系统、OSD 发生器、输出时钟产生器、多格式输出显示接口（支持 TTL、LVDS、RSDS） 3. 应用领域：液晶显示器与液晶电视 4. 此数据在康佳 LC-TM2018S 液晶电视上测得
126	NC	空脚	–	
127	LVA3P	LVDS 低压差分信号输出 3+	0	
128	LVA3M	LVDS 低压差分信号输出 3−	0	
129	VDDP	数字信号输出电源	3.32	
130	GND	数字电路地	–	
131	LVACKP	LVDS 低压差分时钟信号输出+	0	
132	LVACKM	LVDS 低压差分时钟信号输出−	0	
133	LVA2P	LVDS 低压差分信号输出 2+	0	
134	LVA2M	LVDS 低压差分信号输出 2−	0	
135	LVA1P	LVDS 低压差分信号输出 1+	0	
136	LVA1M	LVDS 低压差分信号输出 1−	0	
137	LVA0P	LVDS 低压差分信号输出 0+	0	
138	LVA0M	LVDS 低压差分信号输出 0−	0	
139	VDDP	数字信号输出电源	3.32	
140	GND	数字电路地	–	
141	GND	数字电路地	–	
142	VDDC	数字电路电源	2.52	
143	LHSYNC	行同步输出	0	
144	LVSYNC	场同步输出	0	
145	OCLK	时钟输出	0	
146	LDE	使能信号	0	
147	BB[0]	TTL 蓝色信号通道	0	
148	BB[1]	TTL 蓝色信号通道	0	
149	BB[2]	TTL 蓝色信号通道	0	
150	BB[3]	TTL 蓝色信号通道	0	
151	VDDP	数字信号输出电源	3.32	
152	GND	数字电路地	–	
153	BB[4]	TTL 蓝色信号通道	0	
154	BB[5]	TTL 蓝色信号通道	0	
155	NC	空脚	–	
156	NC	空脚	–	
157	NC	空脚	–	
158	NC	空脚	–	
159	NC	空脚	–	
160	NC	空脚	–	

（449）MST5250LA/5251LA

引脚号	引脚符号	引 脚 功 能	备　注
1	GND	地	
2	GND	地	
3	HDMI_R+	HDMI 端口红基色信号（正）	
4	HDMI_R−	HDMI 端口红基色信号（负）	
5	GND	地	
6	HDMI_G+	HDMI 端口绿基色信号（正）	
7	HDMI_G−	HDMI 端口绿基色信号（负）	
8	AVDD_HDMI	电源	
9	HDMI_B+	HDMI 端口蓝基色信号（正）	
10	HDMI_B−	HDMI 端口蓝基色信号（负）	
11	GND	地	
12	HDMI_CK+	HDMI 端口时钟信号（正）	
13	HDMI_CK−	HDMI 端口时钟信号（负）	
14	AVDD_HDMI	电源	
15	REXT	外接电阻	
16	AVDD_PLL	电源	
17	GND	地	
18	OOCD_DA	I^2C 总线数据线（HDMI 端口控制）	
19	OOCD_CK	I^2C 总线时钟线（HDMI 端口控制）	
20	GND	地	该集成电路为图像数字化处理电路，是一种能够处理多种图像信号的数字化处理电路，能够将不同格式的数字信号进行归一化处理，最终形成低压差分数字对信号输出。应用电路见附图 2-384（以应用在创维 32L98SW、8TTN 机心液晶电视上为例）
21	AVDD_ADC	电源	
22	HSYNC1	行同步信号输入	
23	VSYNC1	场同步依赖输入	
24	BIN1	蓝基色信号输入（正）	
25	BIN1M	蓝基色信号输入（负）	
26	SOGIN1	绿同步信号输入	
27	GIN1	绿基色信号输入（正）	
28	GIN1M	绿基色信号输入（负）	
29	RIN1	红基色信号输入（正）	
30	RIN1M	红基色信号输入（负）	
31	BIN0M	蓝基色信号输入（负）	
32	BIN0	蓝基色信号输入（正）	
33	GIN0M	绿基色信号输入（负）	
34	GIN0	绿基色信号输入（正）	
35	SOGIN0	绿同步信号输入	
36	RIN0M	红基色信号输入（负）	
37	RIN0	红基色信号输入（正）	
38	AVDD_ADC	电源	
39	GND	地	
40	HSYNC0	行同步信号输入	
41	VSYNC0	场同步信号输入	
42	RMID	中缩放电压旁路	
43	REFP	参考信号（正）	
44	REFM	参考信号（负）	
45	GND	地	
46	GND	地	
47	VDDP	电源	
48	AUMCK	音频控制时钟信号输出	
49	AUSD	音频数据信号输出	
50	AUSCK	音频时钟信号输出	
51	AUWS	音频选择输出	
52	AUMUTE	音频静音控制	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	SPDIFO	伴音中频输出	
54	VI_DATA8	数据输入与输出	
55	VI_DATA9	数据输入与输出	
56	VI_DATA10	数据输入与输出	
57	VI_DATA11	数据输入与输出	
58	VI_DATA12	数据输入与输出	
59	VI_DATA13	数据输入与输出	
60	VI_DATA14	数据输入与输出	
61	VI_DATA15	数据输入与输出	
62	NC/AVDD_APLL	空脚/电源	
63	GND	地	
64	GPIO5/VHS	通用输入与输出/行同步脉冲输入	
65	GPIO/VCLK2	通用输入与输出/视频时钟信号输入（正）	
66	VI_CK	视频时钟信号输入（负）	
67	VI_DATA0	数据输入与输出	
68	VI_DATA1	数据输入与输出	
69	VI_DATA2	数据输入与输出	
70	VI_DATA3	数据输入与输出	
71	VI_DATA4	数据输入与输出	
72	VI_DATA5	数据输入与输出	
73	VI_DATA6	数据输入与输出	
74	VI_DATA7	数据输入与输出	
75	NC	空脚	
76	NC/VCTRL	空脚/控制电压	
77	VDDC	电源	
78	GND	地	
79	GND	地	
80	VDDP	电源	
81	HWRESET	硬件复位	
82	INT	中断控制输出	
83	ALE	地址锁存使能	
84	RDZ	并行接口读控制输入（从 MCU）	
85	WRZ	并行接口写控制输入（从 MCU）	
86	DBUS0	并行接口数据总线，输出位 0	
87	DBUS1	并行接口数据总线，输出位 1	
88	DBUS2	并行接口数据总线，输出位 2	
89	DBUS3	并行接口数据总线，输出位 3	
90	DBUS4	并行接口数据总线，输出位 4	
91	DBUS5	并行接口数据总线，输出位 5	
92	DBUS6	并行接口数据总线，输出位 6	
93	DBUS7	并行接口数据总线，输出位 7	
94	GPIO3/VDE	通用输入与输出/场数据有效信号	
95	GPIO2/VVS	通用输入与输出/视频场同步信号输入	
96	GPIO1/FIELD	通用输入与输出/隔行扫描奇偶信号指示输入	
97	GPIO0/NC	通用输入与输出/空脚	
98	PWM2/NC	脉冲宽度调制/空脚	
99	VDDC	电源	
100	GND	地	
101	DQS3	数据选通	
102	MDATA31	DRAM 存储器数据总线	
103	MDATA30	DRAM 存储器数据总线	
104	MDATA29	DRAM 存储器数据总线	

该集成电路为图像数字化处理电路，是一种能够处理多种图像信号的数字化处理电路，能够将不同格式的数字信号进行归一化处理，最终形成低压差分数字对信号输出。应用电路见附图 2-384（以应用在创维 32L98SW、8TTN 机心液晶电视上为例）

（续）

引脚号	引脚符号	引 脚 功 能	备 注
105	MDATA28	DRAM 存储器数据总线	
106	VDDM	电源	
107	GNDM	地	
108	MDATA27	DRAM 存储器数据总线	
109	MDATA26	DRAM 存储器数据总线	
110	MDATA25	DRAM 存储器数据总线	
111	MDATA24	DRAM 存储器数据总线	
112	MDATA23	DRAM 存储器数据总线	
113	MDATA22	DRAM 存储器数据总线	
114	MDATA21	DRAM 存储器数据总线	
115	MDATA20	DRAM 存储器数据总线	
116	MDATA19	DRAM 存储器数据总线	
117	MDATA18	DRAM 存储器数据总线	
118	MDATA17	DRAM 存储器数据总线	
119	MDATA16	DRAM 存储器数据总线	
120	DQS2	数据选通	
121	DQM1	数据掩膜	
122	VDDM	电源	
123	GNDM	地	
124	MVREF	参考电压（为 DDR SDRAM 接口）	
125	MCLKE	DRAM 存储器时钟使能	该集成电路为图像数字化处理电路，是一种能够处理多种图像信号的数字化处理电路，能够将不同格式的数字信号进行归一化处理，最终形成低压差分数字对信号输出。应用电路见附图 2-384（以应用在创维 32L98SW、8TTN 机心液晶电视上为例）
126	MCLKZ	DRAM 存储器时钟补充	
127	MCLK	DRAM 存储器时钟	
128	GND	地	
129	AVDD_PLL	电源	
130	BADR1	DRAM 存储器层地址	
131	BADR0	DRAM 存储器层地址	
132	RASZ	行地址选通，低电平有效	
133	VDDM	电源	
134	GNDM	地	
135	CASZ	列地址选通，低电平有效	
136	WEZ	写使能，低电平有效	
137	MADR0	DRAM 存储器地址	
138	MADR1	DRAM 存储器地址	
139	MADR2	DRAM 存储器地址	
140	MADR3	DRAM 存储器地址	
141	MADR4	DRAM 存储器地址	
142	MADR5	DRAM 存储器地址	
143	MADR6	DRAM 存储器地址	
144	MADR7	DRAM 存储器地址	
145	VDDM	电源	
146	GNDM	地	
147	MADR8	DRAM 存储器地址	
148	MADR9	DRAM 存储器地址	
149	MADR10	DRAM 存储器地址	
150	MADR11	DRAM 存储器地址	
151	VDDC	电源	
152	GND	地	
153	DQM0	数据掩膜	
154	DQS1	数据选通	
155	MDATA15	DRAM 存储器数据总线	
156	MDATA14	DRAM 存储器数据总线	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
157	MDATA13	DRAM 存储器数据总线	
158	MDATA12	DRAM 存储器数据总线	
159	VDDM	电源	
160	GNDM	地	
161	MDATA11	DRAM 存储器数据总线	
162	MDATA10	DRAM 存储器数据总线	
163	MDATA9	DRAM 存储器数据总线	
164	MDATA8	DRAM 存储器数据总线	
165	MDATA7	DRAM 存储器数据总线	
166	MDATA6	DRAM 存储器数据总线	
167	MDATA5	DRAM 存储器数据总线	
168	MDATA4	DRAM 存储器数据总线	
169	MDATA3	DRAM 存储器数据总线	
170	MDATA2	DRAM 存储器数据总线	
171	MDATA1	DRAM 存储器数据总线	
172	MDATA0	DRAM 存储器数据总线	
173	DQS0	数据选通	
174	VDDM	电源	
175	GNDM	地	
176	NC/RA0	空脚/数字信号输出（红基色）	该集成电路为图像数字化处理电路，是一种能够处理多种图像信号的数字化处理电路，能够将不同格式的数字信号进行归一化处理，最终形成低压差分数字对信号输出。应用电路见附图 2-384（以应用在创维 32L98SW、8TTN 机心液晶电视上为例）
177	NC/RA1	空脚/数字信号输出（红基色）	
178	NC/RA2	空脚/数字信号输出（红基色）	
179	NC/RA3	空脚/数字信号输出（红基色）	
180	VDDC	电源	
181	GND	地	
182	GND	地	
183	VDDP	电源	
184	NC/RA4	空脚/数字信号输出（红基色）	
185	NC/RA5	空脚/数字信号输出（红基色）	
186	NC/RA6	空脚/数字信号输出（红基色）	
187	NC/RA7	空脚/数字信号输出（红基色）	
188	NC/GA0	空脚/数字信号输出（绿基色）	
189	NC/GA1	空脚/数字信号输出（绿基色）	
190	NC/GA2	空脚/数字信号输出（绿基色）	
191	NC/GA3	空脚/数字信号输出（绿基色）	
192	BYPASS	旁路（外接电容）	
193	GND	地	
194	NC/GA4	空脚/数字信号输出（绿基色）	
195	NC/GA5	空脚/数字信号输出（绿基色）	
196	NC/GA6	空脚/数字信号输出（绿基色）	
197	NC/GA7	空脚/数字信号输出（绿基色）	
198	NC/BA0	空脚/数字信号输出（蓝基色）	
199	NC/BA1	空脚/数字信号输出（蓝基色）	
200	LVA3P/BA2	LVDS A 线通道 3 正数据输出/数字信号输出（蓝基色）	
201	LVA3M/BA3	LVDS A 线通道 3 负数据输出/数字信号输出（蓝基色）	
202	VDDP	电源	
203	GND	地	
204	LVACKP/BA4	LVDS A 线正时钟输出/数字信号输出（蓝基色）	
205	LVACKM/BA5	LVDS A 线负时钟输出/数字信号输出（蓝基色）	
206	LVA2P/BA6	LVDS A 线通道 2 正数据输出/数字信号输出（蓝基色）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
207	LVA2M/BA7	LVDS A 线通道 2 负数据输出/数字信号输出（蓝基色）	
208	LVA1P/PHS	LVDS A 线通道 1 正数据输出/行同步脉冲输出	
209	LVA1M/PVS	LVDS A 线通道 1 负数据输出/场同步脉冲输出	
210	LVA0P/PCLK	LVDS A 线通道 0 正数据输出/像素时钟	
211	LVA0M/PDE	LVDS A 线通道 0 负数据输出/分组数据编辑	
212	GND	地	
213	VDDC	电源	
214	LVB3P/RB0	LVDS B 线通道 3 正数据输出/数字信号输出（红基色）	
215	LVB3M/RB1	LVDS B 线通道 3 负数据输出/数字信号输出（红基色）	
216	LVBCKP/RB2	LVDS B 线通道时钟输出/数字信号输出（红基色）	
217	LVBCKM/RB3	LVDS B 线通道时钟输出/数字信号输出（红基色）	
218	LVB2P/RB4	LVDS B 线通道 2 正数据输出/数字信号输出（红基色）	
219	LVB2M/RB5	LVDS B 线通道 2 负数据输出/数字信号输出（红基色）	
220	LVB1P/RB6	LVDS B 线通道 1 正数据输出/数字信号输出（红基色）	
221	LVB1M/RB7	LVDS B 线通道 1 负数据输出/数字信号输出（红基色）	
222	VDDP	电源	
223	GND	地	
224	GND	地	
225	VDDC	电源	
226	LVB0P/GB0	LVDS B 线通道 0 正数据输出/数字信号输出（绿基色）	该集成电路为图像数字化处理电路，是一种能够处理多种图像信号的数字化处理电路，能够将不同格式的数字信号进行归一化处理，最终形成低压差分数字对信号输出。应用电路见附图 2-384（以应用在创维 32L98SW、8TTN 机心液晶电视上为例）
227	LVB0M/GB1	LVDS B 线通道 0 负数据输出/数字信号输出（绿基色）	
228	NC/GB2	空脚/数字信号输出（绿基色）	
229	NC/GB3	空脚/数字信号输出（绿基色）	
230	NC/GB4	空脚/数字信号输出（绿基色）	
231	NC/GB5	空脚/数字信号输出（绿基色）	
232	NC/GB6	空脚/数字信号输出（绿基色）	
233	NC/GB7	空脚/数字信号输出（绿基色）	
234	NC/BB0	空脚/数字信号输出（蓝基色）	
235	NC/BB1	空脚/数字信号输出（蓝基色）	
236	NC/BB2	空脚/数字信号输出（蓝基色）	
237	NC/BB3	空脚/数字信号输出（蓝基色）	
238	VDDP	电源	
239	GND	地	
240	BUSTYPE	总线类型选择	
241	NC/BB4	空脚/数字信号输出（蓝基色）	
242	NC/BB5	空脚/数字信号输出（蓝基色）	
243	NC/BB6	空脚/数字信号输出（蓝基色）	
244	NC/BB7	空脚/数字信号输出（蓝基色）	
245	GND	地	
246	NC/VDDC	空脚/电源	
247	AIMCK	模拟主时钟输入	
248	AISD	模拟串行数据输入	
249	AISCK	模拟串行时钟输入	
250	AIWS	模拟选择输入	
251	GPIO6	通用输入与输出端	
252	PWM0	脉冲宽度调制	
253	PWM1	脉冲宽度调制	
254	XIN	晶振输入	
255	XOUT	晶振输出	
256	AVDD_MPLL	电源	

（450）MST69981CLD

引脚号	引脚符号	引 脚 功 能	备　注
1	RXB1N	DVI/HDMI 信号负数据 B 输入通道 1	
2	RXB1P	DVI/HDMI 信号正数据 B 输入通道 1	
3	GND	地	
4	RXB2N	DVI/HDMI 信号负数据 B 输入通道 2	
5	RXB2P	DVI/HDMI 信号正数据 B 输入通道 2	
6	HPLUGB	B 连接热插检测输入	
7	DDCDB_DA	DDC 数据 B 模拟端口	
8	DDCDB_CK	DDC 时钟 B 模拟端口	
9	RXACKN	DVI/HDMI 负时钟信号 A 输入	
10	RXACKP	DVI/HDMI 正时钟信号 A 输入	
11	GND	地	
12	RXA0N	DVI/HDMI 信号负数据 A 输入通道 0	
13	RXA0P	DVI/HDMI 信号正数据 A 输入通道 0	
14	AVDD_DVI	电源	
15	RXA1N	DVI/HDMI 信号负数据 A 输入通道 1	
16	RXA1P	DVI/HDMI 信号正数据 A 输入通道 1	
17	GND	地	
18	RXA2N	DVI/HDMI 信号负数据 A 输入通道 2	
19	RXA2P	DVI/HDMI 信号正数据 A 输入通道 2	
20	HPLUGA	A 连接热插检测输入	
21	REXT	连接外部电阻	
22	DDCDA_DA	DDC 数据 A 模拟端口	
23	DDCDA_CK	DDC 时钟 A 模拟端口	
24	HSYNC1	行同步消隐信号	
25	VSYNC1	场同步消隐信号	
26	VCLAMP	CVBS/YC 信号旁路电压	该集成电路为信号处理芯片，应用在三星 LA46S81B 液晶电视上作为主控芯片
27	REFP	内部 ADC 耦合控制	
28	REFN	内部 ADC 引导控制	
29	BIN1P	模拟蓝基色输入通道 0（正）	
30	SOGIN1	绿基色消隐信号输入通道 1	
31	GIN1P	模拟绿基色输入通道 1（正）	
32	RIN1P	模拟红基色输入通道 1（正）	
33	VCOM3	CVBS 视频输入参考地	
34	BIN0P	模拟蓝基色输入通道 0（正）	
35	VCOM2	CVBS 视频输入参考地	
36	GIN0P	模拟绿基色输入通道 0（正）	
37	SOGIN0	绿基色消隐信号输入通道 0	
38	RIN0P	模拟红基色输入通道 0（正）	
39	AVDD_ADC	电源	
40	GND	地	
41	HSYNC0	行同步消隐信号	
42	VSYNC0	场同步消隐信号	
43	VSYNC2	场同步消隐信号	
44	BIN2P	模拟蓝基色输入通道 2（正）	
45	SOGIN2	绿基色消隐信号输入通道 2	
46	GIN2P	模拟绿基色输入通道 2（正）	
47	RIN2P	模拟红基色输入通道 2（正）	
48	C1	色度信号输入	
49	Y1	亮度信号输入	
50	C0	色度信号输入	
51	Y0	亮度信号输入	
52	CVBS3	CVBS 视频信号输入通道 3	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
53	CVBS2	CVBS 视频信号输入通道 2	
54	CVBS1	CVBS 视频信号输入通道 1	
55	VCOM1	CVBS 视频信号输入参考地	
56	CVBS0	CVBS 视频信号输入通道 0	
57	VCOM0	CVBS 视频信号输入参考地	
58	AVDD_ADC	电源	
59	CVBSOUT1	CVBS 视频信号输出通道 1	
60	CVBSOUT0	CVBS 视频信号输出通道 0	
61	GND	地	
62	SIF0P	伴音中频信号输入 0（正）	
63	AVDD_SIF	电源	
64	SIF1P	伴音中频信号输入 1（正）	
65	SIFM	伴音中频信号输入（负）	
66	GND	地	
67	AUVREADN	参考电压与音频 ADC（负）	
68	AUVRADP	参考电压与音频 ADC（正）	
69	AUVREF	音频模式的参考电压	
70	AVDD_AU	电源	
71	AUL0	音频左声道模拟输出通道 0	
72	AUR0	音频右声道模拟输出通道 0	
73	AUL1	音频左声道模拟输出通道 1	
74	AUR1	音频右声道模拟输出通道 1	
75	AUCOM	音频模拟信号参考地	
76	AUL2	音频左声道模拟输出通道 2	
77	AUR2	音频右声道模拟输出通道 2	
78	AUL3	音频左声道模拟输出通道 3	该集成电路为信号处理芯片，应用在三星 LA46S81B 液晶电视上作为主控芯片
79	AUR3	音频右声道模拟输出通道 3	
80	AUMONO	单声道音频线性输入	
81	AUOUTL3	音频左声道模拟输出通道 3	
82	AULUTR3	音频右声道模拟输出通道 3	
83	AUOUTL2	音频左声道模拟输出通道 2	
84	AUOUTR2	音频右声道模拟输出通道 2	
85	AUOUTL1	音频左声道模拟输出通道 1	
86	AUOUTR1	音频右声道模拟输出通道 1	
87	AUOUTL0	音频左声道模拟输出通道 0	
88	AUOUTR0	音频右声道模拟输出通道 0	
89	GPIOF[0]	普通用途输入与输出	
90	GPIOF[1]	普通用途输入与输出	
91	GPIOF[2]	普通用途输入与输出	
92	GPIOF[3]	普通用途输入与输出	
93	GPIOF[4]	普通用途输入与输出	
94	GPIOF[5]	普通用途输入与输出	
95	GPIOF[6]	普通用途输入与输出	
96	GPIOF[7]	普通用途输入与输出	
97	GPIOF[8]	普通用途输入与输出	
98	GPIOF[9]	普通用途输入与输出	
99	VDDP	电源	
100	GND	地	
101	VDDC	电源	
102	DQS[1]	数据选通	
103	MDATA[15]	DRAM 存储器数据总线	
104	MDATA[14]	DRAM 存储器数据总线	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
105	GND	地	
106	MDATA[13]	DRAM 存储器数据总线	
107	MDATA[12]	DRAM 存储器数据总线	
108	VDDM	电源	
109	MDATA[11]	DRAM 存储器数据总线	
110	MDATA[10]	DRAM 存储器数据总线	
111	MDATA[9]	DRAM 存储器数据总线	
112	MDATA[8]	DRAM 存储器数据总线	
113	GND	地	
114	VDDM	电源	
115	MDATA[7]	DRAM 存储器数据总线	
116	MDATA[6]	DRAM 存储器数据总线	
117	MDATA[5]	DRAM 存储器数据总线	
118	MDATA[4]	DRAM 存储器数据总线	
119	VDDM	电源	
120	MDATA[3]	DRAM 存储器数据总线	
121	MDATA[2]	DRAM 存储器数据总线	
122	MDATA[1]	DRAM 存储器数据总线	
123	MDATA[0]	DRAM 存储器数据总线	
124	DQS[0]	数据选通	
125	LDQM	数据输入/输出掩膜（低字节）	
126	UDQM	数据输入/输出掩膜（高字节）	
127	MVREF	DDR SDRAM 界面基准电压	
128	MCLKE	DRAM 存储器时钟使能	
129	MCLKZ	DRAM 存储器时钟补充	该集成电路为信号处理芯片，应用在三星 LA46S81B 液晶电视上作为主控芯片
130	MCLK	DRAM 存储器时钟	
131	BADR[1]	DRAM 存储器层地址	
132	BADR[0]	DRAM 存储器层地址	
133	RASZ	行地址选通，低电平有效	
134	GND	地	
135	VDDM	电源	
136	AVDD_MEMPLL	3.3V PLL 电源	
137	CASZ	列地址选通，低电平有效	
138	WEZ	写使能，低电平有效	
139	MADR[0]	DRAM 存储器地址	
140	MADR[1]	DRAM 存储器地址	
141	MADR[2]	DRAM 存储器地址	
142	MADR[3]	DRAM 存储器地址	
143	MADR[4]	DRAM 存储器地址	
144	MADR[5]	DRAM 存储器地址	
145	MADR[6]	DRAM 存储器地址	
146	MADR[7]	DRAM 存储器地址	
147	VDDM	电源	
148	GND	地	
149	VDDC	1.2V 数字核电源	
150	MADR[8]	DRAM 存储器地址	
151	MADR[9]	DRAM 存储器地址	
152	MADR[10]	DRAM 存储器地址	
153	MADR[11]	DRAM 存储器地址	
154	AD[0]	8051 总线，通用输入输出口	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
155	AD[1]	8051 总线，通用输入输出口	
156	AD[2]	8051 总线，通用输入输出口	
157	AD[3]	8051 总线，通用输入输出口	
158	AD[4]	8051 总线，通用输入输出口	
159	AD[5]	8051 总线，通用输入输出口	
160	AD[6]	8051 总线，通用输入输出口	
161	AD[7]	8051 总线，通用输入输出口	
162	WRZ	MCU 总线 WDZ，通用输入输出口	
163	RDZ	MCU 总线 RDZ，通用输入输出口	
164	ALE	MCU 总线 ALE，通用输入输出口	
165	VDDP	电源	
166	GND	地	
167	SCK	SPI 串行 FLASH 总线时钟	
168	SDI	SPI 串行 FLASH 总线数据输入	
169	CSZ	SPI 串行 FLASH 总线芯片使能	
170	SDO	SPI 串行 FLASH 总线数据输出	
171	SAR0	SAR 低速 ADC 输入	
172	SAR1	SAR 低速 ADC 输入	
173	SAR2	SAR 低速 ADC 输入	
174	SAR3	SAR 低速 ADC 输入	
175	PWM0	脉冲宽度调制输出 0	
176	PWM1	脉冲宽度调制输出 1	
177	DDCR_DA	ROM DDC 数据	
178	DDCR_CK	ROM DDC 时钟	
179	DDCA_DA	模拟端口 DDC 数据	该集成电路为信号处理芯片，应用在三星 LA46S81B 液晶电视上作为主控芯片
180	DDCA_CK	模拟端口 DDC 时钟	
181	INT	MCU 总线中断，通用输入输出口	
182	IRIN	遥控接收输入	
183	VDDP	3.3V 数字输出电源	
184	GND	地	
185	VDDC	1.2V 数字核电源	
186	GPIOB[4]	通用输入输出口	
187	GPIOB[5]	通用输入输出口	
188	GPIOB[6]	通用输入输出口	
189	NC	空脚	
190	NC	空脚	
191	PWM2	脉冲宽度调制输出	
192	PWM3	脉冲宽度调制输出	
193	VDDC	1.2V 数字核电源	
194	VDDP	3.3V 数字输出电源	
195	NC	空脚	
196	NC	空脚	
197	LVA3P	LVDS A 线 3 通道正数据输出	
198	LVA3M	LVDS A 线 3 通道负数据输出	
199	LVACKP	LVDS A 线正时钟输出	
200	LVACKM	LVDS A 线负时钟输出	
201	LVA2P	LVDS A 线 2 通道正数据输出	
202	LVA2M	LVDS A 线 2 通道负数据输出	
203	LVA1P	LVDS A 线 1 通道正数据输出	
204	LVA1M	LVDS A 线 1 通道负数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
205	LVA0P	LVDS A 线 0 通道正数据输出	
206	LVA0M	LVDS A 线 0 通道负数据输出	
207	VDDP	3.3V 数字输出电源	
208	GND	地	
209	NC	空脚	
210	NC	空脚	
211	LVB3P	LVDS B 线 3 通道正数据输出	
212	LVB3M	LVDS B 线 3 通道负数据输出	
213	LVBCKP	LVDS B 线正时钟输出	
214	LVBCKM	LVDS B 线负时钟输出	
215	LVB2P	LVDS B 线 2 通道正数据输出	
216	LVB2M	LVDS B 线 2 通道负数据输出	
217	LVB1P	LVDS B 线 1 通道正数据输出	
218	LVB1M	LVDS B 线 1 通道负数据输出	
219	LVB0P	LVDS B 线 0 通道正数据输出	
220	LVB0M	LVDS B 线 0 通道负数据输出	
221	VDDP	3.3V 数字输出电源	
222	GND	地	
223	GPIOE[3]	通用输入输出口	
224	GPIOE[2]	通用输入输出口	
225	GPIOE[1]	通用输入输出口	
226	GPIOE[0]	通用输入输出口	
227	ICLK	数字输入时钟	
228	IDE	数据输入使能	
229	IHSYNC	数据输入行同步	
230	IVSYNC	数据输入场同步	该集成电路为信号处理芯片，应用在三星 LA46S81B 液晶电视上作为主控芯片
231	DI[0]	视频数字输入端口	
232	DI[1]	视频数字输入端口	
233	DI[2]	视频数字输入端口	
234	DI[3]	视频数字输入端口	
235	VDDP	3.3V 数字输出电源	
236	DI[4]	视频数字输入端口	
237	DI[5]	视频数字输入端口	
238	DI[6]	视频数字输入端口	
239	DI[7]	视频数字输入端口	
240	VDDC	1.2V 数字核电源	
241	GND	地	
242	DI[8]	视频数字输入端口	
243	DI[9]	视频数字输入端口	
244	DI[10]	视频数字输入端口	
245	DI[11]	视频数字输入端口	
246	DI[12]	视频数字输入端口	
247	DI[13]	视频数字输入端口	
248	HWRESET	硬件复位，高电平有效	
249	XOUT	晶振输出	
250	XIN	晶振输入	
251	AVDD_MPLL	3.3V PLL 电源	
252	RXBCKN	DVI/HDMI 负时钟信号 B 输入	
253	RXBCKP	DVI/HDMI 正时钟信号 B 输入	
254	AVDD_DVI	电源	
255	RXB0N	DVI/HDMI 信号负数据 B 输入通道 0	
256	RXB0P	DVI/HDMI 信号正数据 B 输入通道 0	

（451）MST6M15JS

引脚号	引脚符号	引 脚 功 能	备 注
1	RXACKN	负 DVI/HDMI 输入（为 A 线时钟通道）	
2	RXACKP	正 DVI/HDMI 输入（为 A 线时钟通道）	
3	RXA0N	负 DVI/HDMI 输入（为 A 线数据通道 0）	
4	RXA0P	正 DVI/HDMI 输入（为 A 线数据通道 0）	
5	AVDD_33	电源	
6	RXA1N	负 DVI/HDMI 输入（为 A 线数据通道 1）	
7	RXA1P	正 DVI/HDMI 输入（为 A 线数据通道 1）	
8	RXA2N	负 DVI/HDMI 输入（为 A 线数据通道 2）	
9	RXA2P	正 DVI/HDMI 输入（为 A 线数据通道 2）	
10	HOTPLUGA	热插拔控制（为 DVI/HDMI 端口 A）	
11	REXT	外接电阻	
12	DDCDA_SDA	HDMI 信号数据线	
13	DDCDA_SCL	HDMI 信号时钟线	
14	VCLP	钳位电压旁路	
15	REFP	参考信号（正）	
16	REFM	参考信号（负）	
17	BIN1P	1 通道蓝基色信号输入（正）	
18	SOGIN1	1 通道在绿信号上的同步信号输入	
19	GIN1P	1 通道绿基色信号输入（正）	
20	RIN1P	1 通道红基色信号输入（正）	
21	BIN0M	0 通道蓝基色信号输入（负）	
22	BIN0P	0 通道蓝基色信号输入（正）	
23	GIN0M	0 通道绿基色信号输入（负）	
24	GIN0P	0 通道绿基色信号输入（正）	该集成电路为 MSTAR 公司推出的液晶电视主控芯片，应用电路见附图 2-385（以应用在长虹 LT32729 液晶电视上为例）
25	SOGIN0	0 通道在绿信号上的同步信号输入	
26	RIN0P	0 通道红基色信号输入（正）	
27	AVDD_33	电源	
28	GND	地	
29	HSYNC0	行同步信号	
30	VSYNC0	场同步信号	
31	VSYNC2	场同步信号	
32	CVBS4	CVBS 输入	
33	CVBS3	CVBS 输入	
34	CVBS2	CVBS 输入	
35	CVBS1	CVBS 输入	
36	VCOM1	CVBS 输入基准地	
37	CVBS0	CVBS 输入	
38	VCOM0	CVBS 输入基准地	
39	AVDD_33	电源	
40	CVBSOUT1	CVBS 输出	
41	CVBSOUT0	CVBS 输出	
42	GND	地	
43	XOUT	晶振输出	
44	XIN	晶振输入	
45	AVDD_MPLL	电源	
46	VR27	中频数字处理参考电压	
47	AVDD_RXS	电源	
48	GND	地	
49	SIFP	1 通道伴音中频输入（正）	
50	SIFM	1 通道伴音中频输入（负）	
51	VIFM	负视频中频信号输入（负）	
52	VIFP	负视频中频信号输入（正）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	GND	地	
54	AVDD_RXV	电源	
55	TAGC	高频信号自动增益控制	
56	AVDD_AU	电源	
57	GND	地	
58	AUVRM	音频 ADC 负参考电压	
59	AUVRP	音频 ADC 正参考电压	
60	AUVAG	音频公共模式参考电压	
61	AVDD_AU	电源	
62	LINE_IN_0L	左线输入	
63	LINE_IN_0R	右线输入	
64	LINE_IN_1L	左线输入	
65	LINE_IN_1R	右线输入	
66	AUCOM	音频线性输入基准地	
67	LINE_OUT_3L	左线输出	
68	LINE_OUT_3R	右线输出	
69	LINE_OUT_2L	左线输出	
70	LINE_OUT_2R	右线输出	
71	LINE_OUT_1L	左线输出	
72	LINE_OUT_1R	右线输出	
73	GPIOD0/RXD1	通用输入与输出端/接收信号	
74	GPIOD1/TXD1	通用输入与输出端/发送信号	
75	GPIOD[2]	通用输入与输出	
76	VDDP	电源	该集成电路为MSTAR 公司推出的液晶电视主控芯片，应用电路见附图 2-385（以应用在长虹 LT32729 液晶电视上为例）
77	GND	地	
78	VDDC	电源	
79	AD[0]	微控制器地址/数据	
80	AD[1]	微控制器地址/数据	
81	AD[2]	微控制器地址/数据	
82	AD[3]/SPDIF IN	微控制器地址/数据 /伴音中频输入	
83	WRZ/SPDIFO	MCU 总线并行接口写控制输入/伴音中频输出	
84	RDZ/SOFTWARE SCL	MCU 总线并行接口读控制输入/时钟信号	
85	ALE/SOFTWARE SDA	MCU 总线地址锁存使能/数据信号	
86	BADR[1]	DRAM 存储器栈地址	
87	BADR[0]	DRAM 存储器栈地址	
88	RASZ	行地址选通（低态有效）	
89	VDDC	电源	
90	GND	地	
91	AVDD_MI	电源	
92	CASZ	列地址选通（低态有效）	
93	WEZ	写使能（低态有效）	
94	MADR11	DRAM 存储器地址信号	
95	MADR10	DRAM 存储器地址信号	
96	MADR9	DRAM 存储器地址信号	
97	MADR8	DRAM 存储器地址信号	
98	MADR7	DRAM 存储器地址信号	
99	MADR6	DRAM 存储器地址信号	
100	MADR5	DRAM 存储器地址信号	
101	MADR4	DRAM 存储器地址信号	
102	MADR3	DRAM 存储器地址信号	
103	MADR2	DRAM 存储器地址信号	
104	MADR1	DRAM 存储器地址信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
105	MADR0	DRAM 存储器地址信号	
106	GND	地	
107	AVDD_MI	电源	
108	AVDD_MIPLL	电源	
109	DQM0	数据掩膜	
110	DQS0	数据选通	
111	AVDD_MI	电源	
112	MDATA0	DRAM 存储器数据总线	
113	MDATA1	DRAM 存储器数据总线	
114	GND	地	
115	MDATA2	DRAM 存储器数据总线	
116	MDATA3	DRAM 存储器数据总线	
117	AVDD_MI	电源	
118	MDATA4	DRAM 存储器数据总线	
119	MDATA5	DRAM 存储器数据总线	
120	MDATA6	DRAM 存储器数据总线	
121	MDATA7	DRAM 存储器数据总线	
122	AVDD_MI	电源	
123	MDATA8	DRAM 存储器数据总线	
124	MDATA9	DRAM 存储器数据总线	
125	GND	地	
126	MDATA10	DRAM 存储器数据总线	
127	MDATA11	DRAM 存储器数据总线	
128	AVDD_MI	电源	该集成电路为 MSTAR 公司推出的液晶电视主控芯片，应用电路见附图 2-385（以应用在长虹 LT32729 液晶电视上为例）
129	MDATA12	DRAM 存储器数据总线	
130	MDATA13	DRAM 存储器数据总线	
131	MDATA14	DRAM 存储器数据总线	
132	MDATA15	DRAM 存储器数据总线	
133	AVDD_MI	电源	
134	DQS1	数据选通	
135	DQM1	数据掩膜	
136	MCLKZ	DRAM 存储器时钟补充	
137	MCLK	DRAM 存储器时钟	
138	MCLKE	DRAM 存储器时钟使能	
139	MVREF	DDR SDRAM 界面基准电压	
140	USB2_REXT	外接电阻	
141	AVDD_USB	电源	
142	USB20_DM	USB 数据信号（负）	
143	USB20_DP	USB 数据信号（正）	
144	GND	地	
145	VDDP	电源	
146	SPI_SCK	SPI 闪存时钟信号	
147	SPI_SDI	SPI 闪存数据输入	
148	SPI_SCZ	SPI 闪存芯片选择	
149	SPI_SDO	SPI 闪存数据输出	
150	GND	地	
151	VDDC	电源	
152	SAR0	SAR 低速 ADC 输入	
153	SAR1	SAR 低速 ADC 输入	
154	SAR2	SAR 低速 ADC 输入	
155	SAR3	SAR 低速 ADC 输入	
156	PWM0	脉冲宽度调制	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
157	PWM1	脉冲宽度调制	该集成电路为MSTAR公司推出的液晶电视主控芯片，应用电路见附图2-385（以应用在长虹LT32729液晶电视上为例）
158	DDCR_SDA	DDC数据（为ROM）	
159	DDCR_SCL	DDC时钟（为ROM）	
160	DDCA_SDA	DDC数据（为模拟端）	
161	DDCA_SCL	DDC时钟（为模拟端）	
162	INT	中断信号	
163	IRIN	红外线接收输入	
164	VDDP	电源	
165	PWM2	脉冲宽度调制	
166	PWM3	脉冲宽度调制	
167	VDDP	电源	
168	GPIOT[1]/USB_DRVVBUS	通用输入与输出/当使用USB和USB控制器操作为主机，该信号由USB控制器驱动外部VBUS电荷泵	
169	HWRESET	硬件复位（高态有效）	
170	GND	地	
171	VDDC	电源	
172	LVA4P	LVDS A线通道4正数据输出	
173	LVA4M	LVDS A线通道4负数据输出	
174	LVA3P	LVDS A线通道3正数据输出	
175	LVA3M	LVDS A线通道3负数据输出	
176	LVACKP	LVDS A线正时钟输出	
177	LVACKM	LVDS A线负时钟输出	
178	LVA2P	LVDS A线通道2正数据输出	
179	LVA2M	LVDS A线通道2负数据输出	
180	LVA1P	LVDS A线通道1正数据输出	
181	LVA1M	LVDS A线通道1负数据输出	
182	LVA0P	LVDS A线通道0正数据输出	
183	LVA0M	LVDS A线通道0负数据输出	
184	VDDP	电源	
185	GND	地	
186	LVB4P	LVDS B线通道4正数据输出	
187	LVB4M	LVDS B线通道4负数据输出	
188	LVB3P	LVDS B线通道3正数据输出	
189	LVB3M	LVDS B线通道3负数据输出	
190	LVBCKP	LVDS B线正时钟输出	
191	LVBCKM	LVDS B线负时钟输出	
192	LVB2P	LVDS B线通道2正数据输出	
193	LVB2M	LVDS B线通道2负数据输出	
194	LVB1P	LVDS B线通道1正数据输出	
195	LVB1M	LVDS B线通道1负数据输出	
196	LVB0P	LVDS B线通道0正数据输出	
197	LVB0M	LVDS B线通道0负数据输出	
198	VDDP	电源	
199	GND	地	
200	GPIOM[0]	输出与输入端	
201	GPIOM[1]/HDMI_CEC	输出与输出端/HDMI消费电子控制	
202	VDDC	电源	
203	RXBCKN	负DVI/HDMI输入（为B线时钟通道）	
204	RXBCKP	正DVI/HDMI输入（为B线时钟通道）	
205	AVDD_33	电源	
206	RXB0N	负DVI/HDMI输入（为B线数据通道0）	
207	RXB0P	正DVI/HDMI输入（为B线数据通道0）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
208	GND	地	该集成电路为MSTAR公司推出的液晶电视主控芯片，应用电路见附图2-385（以应用在长虹LT32729液晶电视上为例）
209	RXB1N	负DVI/HDMI输入（为B线数据通道1）	
210	RXB1P	正DVI/HDMI输入（为B线数据通道1）	
211	GND	地	
212	RXB2N	负DVI/HDMI输入（为B线数据通道2）	
213	RXB2P	正DVI/HDMI输入（为B线数据通道2）	
214	HOTPLUGB	热插拔控制（为DVI/HDMI端口B）	
215	DDCDB_SDA	HDCP串行总线数据/DVI/HDMI端口B的DDC数据	
216	DDCDB_SCL	HDCP串行总线数据/DVI/HDMI端口B的DDC时钟	

（452）MST6M161LG、MST6M181VG、MST6M182VG

引脚号	引脚符号	引 脚 功 能	备 注
D6	CEC	消费电子控制	该集成电路为微控制器，采用四面216脚封装；它是一个高度集成化的IC，除了集成CPU、SCALER、TV DECODER外，还包含了模拟TV demod和中放、音效处理DSP、多媒体编解码等众多强大的功能，支持1路HDMI1.3和2路USB2.0。应用在创维8M05机心、海尔LE32A370、TCL MS82机心等液晶电视上。应用电路见附图2-386（以应用在创维8M05机心上为例）
D5	HOTPLUGD	热插拔控制（为DVI/HDMI端口D）	
C7	RXCKN_D	HDMI时钟输入（负）	
B7	RXCKP_D	HDMI时钟输入（正）	
C6	RX0N_D	HDMI通道0数据输入（负）	
B6	RX0P_D	HDMI通道0数据输入（正）	
A6	RX1N_D	HDMI通道1数据输入（负）	
C5	RX1P_D	HDMI通道1数据输入（正）	
C4	DDCDD_DA	HDCP串行总线数据/DVI/HDMI端口D的DDC数据	
A5	RX2N_D	HDMI通道2数据输入（负）	
B5	RX2P_D	HDMI通道2数据输入（正）	
B4	DDCDD_CK	HDCP串行总线时钟/DVI/HDMI端口D的DDC时钟	
D4	HOTPLUGA	热插拔控制（为DVI/HDMI端口A）	
A3	RXCKN_A	负DVI/HDMI输入（为A线时钟通道）	
A2	RXCKP_A	正DVI/HDMI输入（为A线时钟通道）	
B3	RX0N_A	负DVI/HDMI输入（为A线数据通道0）	
B2	RX0P_A	正DVI/HDMI输入（为A线数据通道0）	
B1	RX1N_A	负DVI/HDMI输入（为A线数据通道1）	
C3	RX1P_A	正DVI/HDMI输入（为A线数据通道1）	
D3	DDCDA_DA	HDCP串行总线数据/DVI/HDMI端口A的DDC数据	
C1	RX2N_A	负DVI/HDMI输入（为A线数据通道2）	
C2	RX2P_A	正DVI/HDMI输入（为A线数据通道2）	
D1	DDCDA_CK	HDCP串行总线时钟/DVI/HDMI端口A的DDC时钟	
D2	ARC	外接电阻	
E4	HSYNC0	行同步信号	
E3	BIN0P	通道0模拟蓝基色输入（正）	
E2	SOGIN0	通道0同步绿色输入	
F3	GIN0P	通道0模拟绿基色输入（正）	
F2	GIN0M	通道0模拟绿基色输入（负）	
F1	RIN0P	通道0模拟红基色输入（正）	
F4	VSYNC0	场同步信号	
H3	BIN1P	通道1模拟蓝基色输入（正）	
H2	SOGIN1	通道1同步绿色输入	
J3	GIN1P	通道1模拟绿基色输入（正）	
J2	GIN1M	通道1模拟绿基色输入（负）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
J1	RIN1P	通道 1 模拟红基色输入（正）	该集成电路为微控制器，采用四面 216 脚封装；它是一个高度集成化的 IC，除了集成 CPU、SCALER、TV DECODER 外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码等众多强大的功能，支持 1 路 HDMI1.3 和 2 路 USB2.0。应用在创维 8M05 机心、海尔 LE32A370、TCL MS82 机心等液晶电视上。应用电路见附图 2-386（以应用在创维 8M05 机心上为例）
K3	VSYNC1	场同步信号	
K1	CVBS2	CVBS（复合）视频输入通道 2	
K2	CVBS1	CVBS（复合）视频输入通道 1	
L1	CVBS0	CVBS（复合）视频输入通道 0	
L2	VCOM	CVBS 输入参考地	
M1	CVBSOUT	CVBS（复合）视频输出通道	
M2	AUL0	音频线路输入（左通道 0）	
N1	AUR0	音频线路输入（右通道 0）	
N2	AUL1	音频线路输入（左通道 1）	
P1	AUR1	音频线路输入（右通道 1）	
L3	AUVAG	音频公共模式参考电压	
M4	AUREFM	音频 ADC 负参考电压	
P2	AUL2	音频线路输入（左通道 2）	
R1	AUR2	音频线路输入（右通道 2）	
M3	AUL3	音频线路输入（左通道 3）	
N3	AUR3	音频线路输入（右通道 3）	
N4	AUOUTL1	主音频输出（左通道 1）	
P3	AUOUTR1	主音频输出（右通道 1）	
R2	AUOUTL0	主音频输出（左通道 0）	
T2	AUOUTR0	主音频输出（右通道 0）	
T3	XIN	晶振输入	
R3	XOUT	晶振输出	
P5	PGA-COM	VIF PGA 负电源	
R6	VIFM	负视频中频输入	
T6	VIFP	正视频中频输入	
T4	RFAGC	高频自动增益控制	
P10	B_ODD0/LVA4P	蓝通道奇数信号输入/ LVDS A 线通道 4 正数据输出	
R10	B_ODD1/LVA4M	蓝通道奇数信号输入/ LVDS A 线通道 4 负数据输出	
P11	B_ODD2/LVA3P	蓝通道奇数信号输入/ LVDS A 线通道 3 正数据输出	
R11	B_ODD3/LVA3M	蓝通道奇数信号输入/ LVDS A 线通道 3 负数据输出	
T11	B_ODD4/LVACKP	蓝通道奇数信号输入/ LVDS A 线正时钟	
P12	B_ODD5/LVACKM	蓝通道奇数信号输入/ LVDS A 线负时钟	
T12	B_ODD6/LVA2P	蓝通道奇数信号输入/ LVDS A 线通道 2 正数据输出	
R12	B_ODD7/LVA2M	蓝通道奇数信号输入/ LVDS A 线通道 2 负数据输出	
P13	G_ODD0/LVA1P	绿通道奇数信号输入/ LVDS A 线通道 1 正数据输出	
R13	G_ODD1/LVA1M	绿通道奇数信号输入/ LVDS A 线通道 1 负数据输出	
P14	G_ODD2/LVA0P	绿通道奇数信号输入/ LVDS A 线通道 0 正数据输出	
R14	G_ODD3/LVA0M	绿通道奇数信号输入/ LVDS A 线通道 0 负数据输出	
T14	G_ODD4/LVB4P	绿通道奇数信号输入/ LVDS A 线通道 4 正数据输出	
T15	G_ODD5/LVB4M	绿通道奇数信号输入/ LVDS A 线通道 4 负数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
R15	G_ODD6/LVB3P	绿通道奇数信号输入/ LVDS A 线通道 3 正数据输出	该集成电路为微控制器，采用四面 216 脚封装；它是一个高度集成化的 IC，除了集成 CPU、SCALER、TV DECODER 外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码等众多强大的功能，支持 1 路 HDMI1.3 和 2 路 USB2.0。应用在创维 8M05 机心、海尔 LE32A370、TCL MS82 机心等液晶电视上。应用电路见附图 2-386（以应用在创维 8M05 机心上为例）
R16	G_ODD7/LVB3M	绿通道奇数信号输入/ LVDS A 线通道 3 负数据输出	
P15	R_ODD0/LVBCKP	红通道奇数信号输入/ LVDS A 线正时钟	
P16	R_ODD1/LVBCKM	红通道奇数信号输入/ LVDS A 线负时钟	
N14	R_ODD2/LVB2P	红通道奇数信号输入/ LVDS A 线通道 2 正数据输出	
N15	R_ODD3/LVB2M	红通道奇数信号输入/ LVDS A 线通道 2 负数据输出	
M14	R_ODD4/LVB1P	红通道奇数信号输入/ LVDS A 线通道 1 正数据输出	
M15	R_ODD5/LVB1M	红通道奇数信号输入/ LVDS A 线通道 1 负数据输出	
M16	R_ODD6/LVB0P	红通道奇数信号输入/ LVDS A 线通道 0 正数据输出	
L16	R_ODD7/LVB0M	红通道奇数信号输入/ LVDS A 线通道 0 负数据输出	
K14	GPIO21/TCON21/VGH_ODD_49	通用输入与输出/TCON（时序控制）信号/栅极高电压（奇数）	
K16	GPIO20/TCON20/VGH_EVEN_48	通用输入与输出/TCON（时序控制）信号/栅极高电压（偶数）	
L15	GPIO19/TCON19/GCLK6_47	通用输入与输出/TCON（时序控制）信号/通用时钟	
K15	GPIO18/TCON18/GCLK5_46	通用输入与输出/TCON（时序控制）信号/通用时钟	
G16	GPIO17/TCON17/GCLK4_45	通用输入与输出/TCON（时序控制）信号/通用时钟	
F15	GPIO16/TCON16/WPWM_44	通用输入与输出/TCON（时序控制）信号/脉冲宽度调制	
F14	GPIO15/TCON15/SCAN_BLK1_43	通用输入与输出/TCON（时序控制）信号/扫描消隐信号	
E14	GPIO14/TCON14/SCAN_BLK_42	通用输入与输出/TCON（时序控制）信号/扫描消隐信号	
D14	GPIO13/TCON13/LEDON_41	通用输入与输出/TCON（时序控制）信号/LED 驱动器关闭	
D16	GPIO12/TCON12/DPM_40	通用输入与输出/TCON（时序控制）信号/动态电源管理	
D15	GPIO11/TCON11/HCON_39	通用输入与输出/TCON（时序控制）信号/蓝背景对比度调整	
G15	GPIO10/TCON10/OPT_N_38	通用输入与输出/TCON（时序控制）信号/正负极性选择（负）	
F16	GPIO9/TCON9/OPT_P_37	通用输入与输出/TCON（时序控制）信号/正负极性选择（正）	
H16	GPIO8/TCON8/FLK3_36	通用输入与输出/TCON（时序控制）信号/闪烁控制信号	
L14	GPIO7/TCON7/FLK2_35	通用输入与输出/TCON（时序控制）信号/闪烁控制信号	
J16	GPIO6/TCON6/FLK_34	通用输入与输出/TCON（时序控制）信号/闪烁控制信号	
H15	GPIO5/TCON5/SOE_33	通用输入与输出/TCON（时序控制）信号/源极输出使能信号	
J15	GPIO4/TCON4/GCLK3_32	通用输入与输出/TCON（时序控制）信号/通用时钟	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
E16	GPIO3/TCON3/GCLK2_31	通用输入与输出/TCON（时序控制）信号/通用时钟	
J14	GPIO2/TCON2/GCLK1_30	通用输入与输出/TCON（时序控制）信号/通用时钟	
H14	GPIO1/TCON1/VST_29	通用输入与输出/TCON（时序控制）信号/启动电压	
E15	GPIO0/TCON0/POL_28	通用输入与输出/TCON（时序控制）信号/极性反转线模式输出源驱动器	
N10	GPIO30/LCK_74	通用输入与输出/TTL 输出时钟信号	
N11	GPIO29/LDE_75	通用输入与输出/TTL 数据使能输出	
N12	GPIO28/LHSYNC	通用输入与输出/行同步信号	
N13	GPIO27/LVSYNC	通用输入与输出/场同步信号	
T8	GPIO22/GPIO55	通用输入与输出/通用输入与输出	
R8	GPIO24/GPIO56	通用输入与输出/通用输入与输出	
R9	GPIO25/GPIO57	通用输入与输出/通用输入与输出	
P8	GPIO23/GPIO58	通用输入与输出/通用输入与输出	
N8	NC/GPIO59	空脚/通用输入与输出	
T9	GPIO27/GPIO60	通用输入与输出/通用输入与输出	
P9	GPIO26/GPIO61	通用输入与输出/通用输入与输出	
N9	NC/GPIO62	空脚/通用输入与输出	
C14	DDCR_DA/GPIO64	DDC 数据（为 ROM）/通用输入与输出	该集成电路为微控制器，采用四面 216 脚封装；它是一个高度集成化的 IC，除了集成 CPU、SCALER、TV DECODER 外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码等众多强大的功能，支持 1 路 HDMI1.3 和 2 路 USB2.0。应用在创维 8M05 机心、海尔 LE32A370、TCL MS82 机心等液晶电视上。应用电路见附图 2-386（以应用在创维 8M05 机心上为例）
B14	DDCR_CK/GPIO63	DDC 时钟（为 ROM）/通用输入与输出	
G14	SAR3_GPIO14/INT_GPIO65	SAR 低速 ADC 输入_通用输入与输出/中断信号_通用输入与输出	
C9	PM6_GPIO9/GPIO70	端口模式_通用输入与输出/通用输入与输出	
B10	PM5_GPIO8/GPIO69	端口模式_通用输入与输出/通用输入与输出	
A10	PM4_GPIO7/GPIO68	端口模式_通用输入与输出/通用输入与输出	
A11	PM1_GPIO6/GPIO67	端口模式_通用输入与输出/通用输入与输出	
D12	PMGPIO_GPIO10/GPIO66	端口模式通用输入与输出_通用输入与输出/通用输入与输出	
C12	PWM1_GPIO21/GPIO25	脉冲宽度调制_通用输入与输出/通用输入与输出	
B12	PWM0_GPIO20/GPIO26	脉冲宽度调制_通用输入与输出/通用输入与输出	
A9	HWRESET	硬件复位	
B9	IRIN	红外接收器输入	
D10	DDCA_CK	DDC 时钟（为模拟端）	
D11	DDCA_DA	DDC 数据（为模拟端）	
A15	USB0_DM	USB 反相数据输入与输出（为端口 0）	
A14	USB0_DP	USB 非反相数据输入与输出（为端口 0）	
A13	USB1_DM	USB 反相数据输入与输出（为端口 1）	
B13	USB1_DP	USB 非反相数据输入与输出（为端口 1）	
C15	SCK	SPI 闪存串行时钟	
C16	SDI	SPI 闪存串行数据输入	
B16	SDO	SPI 闪存串行数据输出	
B15	SCZ	SPI 闪存芯片选择	
B11	SAR0_GPIO11/GPIO75	SAR 低速 ADC 输入_通用输入与输出/通用输入与输出	
C11	SAR1_GPIO12/GPIO74	SAR 低速 ADC 输入_通用输入与输出/通用输入与输出	
C10	SAR2_GPIO13/GPIO73	SAR 低速 ADC 输入_通用输入与输出/通用输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
C13	TESTPIN	测试	
D13	GND_EFUSE	地	
L4	VRP	DAC 参考电压（正）	
D7	DVDD_NODIE	电源	
K13	MVREF	参考电压（为 DDR SDRAM 接口）	
H4	AVDD_DVI	电源	
K4	AVDD_DMPLL	电源	
J4	AVDD_33	电源	
L6	AVDD_MOD	电源	
M6	AVDD_MOD	电源	
K5	AVDD_MOD	电源	
L5	AVDD_MOD	电源	
J5	AVDD_PLL	电源	
M5	AVDD_AU33	电源	
J6	AVDD_AU25	电源	
K6	AVDD_REF	电源	
H6	AVDD_25	电源	
N5	AVDD_PGA	电源	
M10	AVDD_DDR	电源	
M11	AVDD_DDR	电源	
E13	AVDD_DDR	电源	
D9	AVDD_DDR	电源	
G8	AVDD_DDR	电源	
H7	AVDD_1P2	电源	
H8	VDDC	电源	
J7	VDDC	电源	
J8	VDDC	电源	
K7	VDDC	电源	
K8	VDDC	电源	
L7	VDDC	电源	
L8	VDDC	电源	
N6	GND	地	
G13	GND	地	
F13	GND	地	
A12	GND	地	
K11	GND	地	
K10	GND	地	
K9	GND	地	
J11	GND	地	
J10	GND	地	
J9	GND	地	
H11	GND	地	
H10	GND	地	
H9	GND	地	
T7	GND	地	
R7	GND	地	
P7	GND	地	
P6	GND	地	
T5	GND	地	
R5	GND	地	
R4	GND	地	
P4	GND	地	
G3	GND	地	
G2	GND	地	
G1	GND	地	

该集成电路为微控制器，采用四面 216 脚封装；它是一个高度集成化的 IC，除了集成 CPU、SCALER、TV DECODER 外，还包含了模拟 TV demod 和中放、音效处理 DSP、多媒体编解码等众多强大的功能，支持 1 路 HDMI1.3 和 2 路 USB2.0。应用在创维 8M05 机心、海尔 LE32A370、TCL MS82 机心等液晶电视上。应用电路见附图 2-386（以应用在创维 8M05 机心上为例）

（453）MST6M182VS

引脚号	引脚符号	引 脚 功 能	备　注
1	RESET	复位	
2	HOTPLUGB	B 连接热插检测输入	
3	RXCN_B	HDMI 信号负数据时钟输入通道	
4	RXCP_B	HDMI 信号正数据时钟输入通道	
5	RX0N_B	HDMI 信号负数据输入通道 0	
6	RX0P_B	HDMI 信号正数据输入通道 0	
7	AVDD_DVI_3.3V	电源	
8	RX1N_B	HDMI 信号负数据输入通道 1	
9	RX1P_B	HDMI 信号正数据输入通道 1	
10	DDCDB_DA	HDMI 信号数据线	
11	RX2N_B	HDMI 信号负数据输入通道 2	
12	RX2P_B	HDMI 信号正数据输入通道 2	
13	DDCDB_CK	HDMI 信号时钟线	
14	ARC	外接电阻	
15	NC	空脚	
16	NC	空脚	
17	NC	空脚	
18	NC	空脚	
19	NC	空脚	
20	NC	空脚	
21	NC	空脚	
22	NC	空脚	
23	NC	空脚	该集成电路为解码驱动芯片，广泛用于各大品牌（包括国产及日韩品牌）的液晶电视上。应用电路见附图 2-387（以应用在康佳 LED42MS92DC 液晶电视上为例）
24	VDDC	电源	
25	HSYNC0	行同步信号	
26	BIN0P	蓝基色输入通道 0（正）	
27	SOGIN0	绿基色消隐信号输入通道 0	
28	GIN0P	绿基色输入通道 0（正）	
29	GIN0M	绿基色输入通道 0（负）	
30	RIN0P	红基色输入通道 0（正）	
31	VSYNC0	场同步信号	
32	AVDD1P2	电源	
33	AVDD2P5_ADC	电源	
34	BIN2P	绿基色输入通道 2（正）	
35	SOGIN2	绿基色消隐信号输入通道 2	
36	GIN2P	绿基色输入通道 2（正）	
37	GIN2M	绿基色输入通道 2（负）	
38	RIN2P	红基色输入通道 2（正）	
39	AVDD3P3_ADC	电源	
40	CVBS4	CVBS 视频信号输入通道 4	
41	CVBS3	CVBS 视频信号输入通道 3	
42	CVBS2	CVBS 视频信号输入通道 2	
43	CVBS1	CVBS 视频信号输入通道 1	
44	CVBS0	CVBS 视频信号输入通道 0	
45	VCOM	CVBS 视频输入参考地	
46	CVBS_OUT1	CVBS 视频信号输出	
47	LINEIN_L0	线输入（左）	
48	LINEIN_R0	线输入（右）	
49	LINEIN_L1	线输入（左）	
50	LINEIN_R1	线输入（右）	
51	VRM	负参考电压（为音频 ADC）	
52	VRP	正参考电压（为音频 ADC）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
53	VAG	负参考电压（为音频公共模式）	该集成电路为解码驱动芯片，广泛用于各大品牌（包括国产及日韩品牌）的液晶电视上。应用电路见附图2-387（以应用在康佳 LED42MS92DC 液晶电视上为例）
54	AVDD_AU25	电源	
55	LINEIN_L3	线输入（左）	
56	LINEIN_R3	线输入（右）	
57	LINEIN_L4	线输入（左）	
58	LINEIN_R4	线输入（右）	
59	LINEIN_L5	线输入（左）	
60	LINEIN_R5	线输入（右）	
61	AVDD_AU33	电源	
62	LINEOUT_L3	线输出（左）	
63	LINEOUT_R3	线输出（右）	
64	LINEOUT_L0	线输出（左）	
65	LINEOUT_R0	线输出（右）	
66	NC	空脚	
67	NC	空脚	
68	NC	空脚	
69	XTAL_IN	晶振输入	
70	XTAL_OUT	晶振输出	
71	AVDD_DMPLL	电源	
72	AVDD25_REF	电源	
73	AVSS_PGA	地	
74	VIFM	负视频中频信号输入（负）	
75	VIFP	负视频中频信号输入（正）	
76	AVDD25_PGA	电源	
77	SIFP	正伴音中频信号输入	
78	SIFM	负伴音中频信号输入	
79	TAGC	高频信号自动增益控制	
80	GPIO22/I2S_OUT_WS/RX2	通用输入与输出/I^2S 信号输出字选择/接收信号	
81	GPIO23/I2S_OUT_SD/TX2	通用输入与输出/I^2S 信号输出连续数据/发送信号	
82	GPIO24/TUNER_SCL	通用输入与输出/调谐器串行时钟	
83	GPIO25/TUNER_SDA	通用输入与输出/调谐器串行数据	
84	GPIO26/SPDIF_IN/RX1/PWM3	通用输入与输出/伴音中频信号输入/接收信号/脉冲宽度调制信号	
85	GPIO27/SPDIF_OUT	通用输入与输出/伴音中频信号输出	
86	VDDC	电源	
87	VDDP_1	电源	
88	GPIO28	通用输入与输出	
89	GPIO30/I2S_OUT_MCK	通用输入与输出/I^2S 输出音频主时钟	
90	GPIO32/I2S_OUT_BCK	通用输入与输出/I^2S 输出音频位时钟	
91	GPIO36	通用输入与输出	
92	GPIO37	通用输入与输出	
93	GPIO38	通用输入与输出	
94	DM_P1	USB 数据信号（负）	
95	DP_P1	USB 数据信号（正）	
96	GPIO49	通用输入与输出	
97	NC	空脚	
98	B_ODD0/RXE4+	蓝通道奇数信号输入/LVDS 偶线对 4 正端	
99	B_ODD1/RXE4−	蓝通道奇数信号输入/LVDS 偶线对 4 负端	
100	B_ODD2/RXE3+	蓝通道奇数信号输入/LVDS 偶线对 3 正端	
101	B_ODD3/RXE3−	蓝通道奇数信号输入/LVDS 偶线对 3 负端	
102	B_ODD4/RXEC+	蓝通道奇数信号输入/LVDS 偶线对时钟正端	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
103	B_ODD5/RXEC−	蓝通道奇数信号输入/LVDS 偶线对时钟负端	
104	B_ODD6/RXE2+	蓝通道奇数信号输入/LVDS 偶线对 2 正端	
105	B_ODD7/RXE2−	蓝通道奇数信号输入/LVDS 偶线对 2 负端	
106	G_ODD0/RXE1+	绿通道奇数信号输入/LVDS 偶线对 1 正端	
107	G_ODD1/RXE1−	绿通道奇数信号输入/LVDS 偶线对 1 负端	
108	AVDD2P5_MOD	电源	
109	G_ODD2/RXE0+	绿通道奇数信号输入/LVDS 偶线对 0 正端	
110	G_ODD3/RXE0−	绿通道奇数信号输入/LVDS 偶线对 0 负端	
111	G_ODD4/RXO4+	绿通道奇数信号输入/LVDS 奇线对 4 正端	
112	G_ODD5/RXO4−	绿通道奇数信号输入/LVDS 奇线对 4 负端	
113	G_ODD6/RXO3+	绿通道奇数信号输入/LVDS 奇线对 3 正端	
114	G_ODD7/RXO3−	绿通道奇数信号输入/LVDS 奇线对 3 负端	
115	R_ODD0/RXOC+	红通道奇数信号输入/LVDS 奇线对时钟正端	
116	R_ODD1/RXOC−	红通道奇数信号输入/LVDS 奇线对时钟负端	
117	R_ODD2/RXO2+	红通道奇数信号输入/LVDS 奇线对 2 正端	
118	R_ODD3/RXO2−	红通道奇数信号输入/LVDS 奇线对 2 负端	
119	R_ODD4/RXO1+	红通道奇数信号输入/LVDS 奇线对 1 正端	
120	R_ODD5/RXO1−	红通道奇数信号输入/LVDS 奇线对 1 负端	
121	R_ODD6/RXO0+	红通道奇数信号输入/LVDS 奇线对 0 正端	
122	R_ODD7/RXO0−	红通道奇数信号输入/LVDS 奇线对 0 负端	
123	VDDC	电源	
124	AVDD2P5_MOD	电源	
125	AVDD_LPLL	电源	该集成电路为解码驱动芯片，广泛用于各大品牌（包括国产及日韩品牌）的液晶电视上。应用电路见附图 2-387（以应用在康佳 LED42MS92DC 液晶电视上为例）
126	GPIO74/I2S_IN_WS/PWM4/RX3/LCK	通用输入与输出/I^2S 信号输出字选择/脉冲宽度调制信号/接收信号/TTL 输出时钟信号	
127	GPIO75/I2S_IN_SD/PWM5/TX3/LDE	通用输入与输出/I^2S 信号输出连续数据/脉冲宽度调制信号/发送信号/TTL 数据使能输出	
128	GPIO76/I2S_IN_BCK/PWM2/LHSYNC	通用输入与输出/I^2S 输出音频位时钟/脉冲宽度调制信号/行同步信号	
129	GPIO77/I2S_OUT_MUTE/PWM3/LVSYNC	通用输入与输出/I^2S 输出静音信号/脉冲宽度调制信号/场同步信号	
130	VDDP_2	电源	
131	GPIO20/PWM0	通用输入与输出/脉冲宽调制信号	
132	GPIO21/PWM1	通用输入与输出/脉冲宽度调制信号	
133	VDDC	电源	
134	A_DDR2_A12	地址信号	
135	A_DDR2_A9	地址信号	
136	A_DDR2_A7	地址信号	
137	A_DDR2_A5	地址信号	
138	A_DDR2_A3	地址信号	
139	A_DDR2_A10	地址信号	
140	A_DDR2_A1	地址信号	
141	A_DDR2_BA2	栈地址信号	
142	AVDDIO_1.8V	电源	
143	A_DDR2_BA0	栈地址信号	
144	A_DDR2_BA1	栈地址信号	
145	A_DDR2_CLK	时钟信号	
146	A_DDR2_WEZ	写使能（低态有效）	
147	A_DDR2_DQ[4]	数据输入与输出	
148	AVDDIO_1.8V	电源	
149	A_DDR2_DQ[3]	数据输入与输出	
150	A_DDR2_DQ[1]	数据输入与输出	
151	A_DDR2_DQ[6]	数据输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
152	A_DDR2_DQ[11]	数据输入与输出	该集成电路为解码驱动芯片，广泛用于各大品牌（包括国产及日韩品牌）的液晶电视上。应用电路见附图2-387（以应用在康佳 LED42MS92DC 液晶电视上为例）
153	AVDDIO_1.8V	电源	
154	A_DDR2_DQ[12]	数据输入与输出	
155	A_DDR2_DQ[9]	数据输入与输出	
156	A_DDR2_DQ[14]	数据输入与输出	
157	A_DDR2_DQMU	数据输入与输出掩膜（高字节）	
158	A_DDR2_DQML	数据输入与输出掩膜（低字节）	
159	AVDDIO_1.8V	电源	
160	A_DDR2_DQSL	数据选通（低字节）	
161	A_DDR2_DQSLZ	反向数据选通（低字节）	
162	DVDD_DDR_1.2V	电源	
163	AVDD_PLL	电源	
164	A_DDR2_DQSU	数据选通（高字节）	
165	A_DDR2_DQSUZ	反向数据选通（高字节）	
166	A_DDR2_DQ[15]	数据输入与输出	
167	A_DDR2_DQ[8]	数据输入与输出	
168	AVDDIO_1.8V	电源	
169	A_DDR2_DQ[10]	数据输入与输出	
170	A_DDR2_DQ[13]	数据输入与输出	
171	A_DDR2_DQ[7]	数据输入与输出	
172	A_DDR2_DQ[0]	数据输入与输出	
173	A_MVREF	DDR SDRAM 界面基准电压	
174	A_DDR2_DQ[2]	数据输入与输出	
175	AVDDIO_1.8V	电源	
176	A_DDR2_DQ[5]	数据输入与输出	
177	A_DDR2_MCLK	存储器时钟	
178	AVDDIO_1.8V	电源	
179	A_DDR2_MCLKZ	存储器时钟补充	
180	A_DDR2_ODT	片内终端控制	
181	A_DDR2_RASZ	A-行地址选通（低电平有效）	
182	A_DDR2_CASZ	A-列地址选通（低电平有效）	
183	A_DDR2_A0	地址信号	
184	A_DDR2_A2	地址信号	
185	AVDDIO_1.8V	电源	
186	A_DDR2_A4	地址信号	
187	A_DDR2_A6	地址信号	
188	A_DDR2_A8	地址信号	
189	A_DDR2_A11	地址信号	
190	A_DDR2_A13	地址信号	
191	VDDC	电源	
192	DDCR_DA	ROM DDC 数据信号	
193	VDDP_3	电源	
194	DDCR_CK	ROM DDC 时钟信号	
195	TESTPIN	测试	
196	DM_P0	端口 0 反相数据输入与输出	
197	DP_P0	端口 0 非反相数据输入与输出	
198	AVDD_NODIE	电源	
199	DVDD_NODIE	电源	
200	GND_EFUSE	地	
201	SPI_CK	SPI 闪存时钟信号	
202	SPI_DI	SPI 闪存数据输入	
203	SPI_DO	SPI 闪存数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
204	SPI_CZ	SPI 闪存芯片选择	该集成电路为解码驱动芯片，广泛用于各大品牌（包括国产及日韩品牌）的液晶电视上。应用电路见附图 2-387（以应用在康佳 LED42MS92DC 液晶电视上为例）
205	GPIO11/SAR0	通用输入与输出/SAR 低速 ADC 输入	
206	GPIO12/SAR1	通用输入与输出/SAR 低速 ADC 输入	
207	GPIO13/SAR2	通用输入与输出/SAR 低速 ADC 输入	
208	GPIO10/PMGPIO	通用输入与输出/端口模式通用输入与输出	
209	DDCA_CK	DDC 时钟（为模拟端）	
210	DDCA_DA	DDC 数据（为模拟端）	
211	GPIO6/PM1/TX	通用输入与输出/端口模式/发送信号	
212	GPIO7/PM4/POWER_ON	通用输入与输出端/端口模式/上电	
213	GPIO8/PM5/RX	通用输入与输出端/端口模式/接收信号	
214	GPIO9/PM6/CS1	通用输入与输出端/端口模式/芯片选择	
215	IRIN	红外接收器输入	
216	CEC	消费电子控制	

（454）MST6M48RHS-LF

引脚号	引脚符号	引 脚 功 能	备 注
1	HWRESET	硬件复位（高态有效）	该集成电路为主处理芯片，对各接口信号进行如 ADC、Video Decoder、Scaler、Audio ADC、Audio DSP、3D 梳状滤波、多媒体解码、LVDS TX 等处理后送到屏和伴音功放。主芯片也包括了 OSD 显示、MCU 控制功能，应用在长虹 LS30 机心液晶电视上
2	HOTPLUGB	热插拔控制（为 DVI/HDMI 端口 B）	
3	RXBCKN	负 DVI/HDMI 输入（为 B 线时钟通道）	
4	RXBCKP	正 DVI/HDMI 输入（为 B 线时钟通道）	
5	RXB0N	负 DVI/HDMI 输入（为 B 线数据通道 0）	
6	RXB0P	正 DVI/HDMI 输入（为 B 线数据通道 0）	
7	AVDD_ALIVE	脉动输入与输出口电源（3.3V）	
8	RXB1N	负 DVI/HDMI 输入（为 B 线数据通道 1）	
9	RXB1P	正 DVI/HDMI 输入（为 B 线数据通道 1）	
10	DDCDB_DA	HDCP 串行总线数据/DVI/HDMI 端口 B 的 DDC 数据	
11	RXB2N	负 DVI/HDMI 输入（为 B 线数据通道 2）	
12	RXB2P	正 DVI/HDMI 输入（为 B 线数据通道 2）	
13	DDCDB_CK	HDCP 串行总线时钟/DVI/HDMI 端口 A 的 DDC 时钟	
14	RXACKN	负 DVI/HDMI 输入（为 A 线时钟通道）	
15	RXACKP	正 DVI/HDMI 输入（为 A 线时钟通道）	
16	RXA0N	负 DVI/HDMI 输入（为 A 线数据通道 0）	
17	RXA0P	正 DVI/HDMI 输入（为 A 线数据通道 0）	
18	DDCDA_DA	HDCP 串行总线数据/DVI/HDMI 端口 A 的 DDC 数据	
19	RXA1N	负 DVI/HDMI 输入（为 A 线数据通道 1）	
20	RXA1P	正 DVI/HDMI 输入（为 A 线数据通道 1）	
21	DDCDA_CK	HDCP 串行总线时钟/DVI/HDMI 端口 A 的 DDC 时钟	
22	RXA2N	负 DVI/HDMI 输入（为 A 线数据通道 2）	
23	RXA2P	正 DVI/HDMI 输入（为 A 线数据通道 2）	
24	VDDC	数字核心电源（1.26V）	
25	HSYNC0	行同步信号	
26	BIN0P	通道 0 模拟蓝基色输入（正）	
27	SOGIN0	通道 0 同步绿色输入	
28	GIN0P	通道 0 模拟绿基色输入（正）	
29	GIN0M	通道 0 模拟绿基色输入（负）	
30	RIN0P	通道 0 模拟红基色输入（正）	
31	VSYNC0	场同步信号	
32	VDDC	数字核心电源（1.26V）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
33	AVDD_25	模拟 2.5V 电源	
34	BIN1P	通道 1 模拟蓝基色输入（正）	
35	SOGIN1	通道 1 同步绿色输入	
36	GIN1P	通道 1 模拟绿基色输入（正）	
37	GIN1M	通道 1 模拟绿基色输入（负）	
38	RIN1P	通道 1 模拟红基色输入（正）	
39	AVDD_33	模拟 3.3V 电源	
40	CVBS4	CVBS（复合）视频输入通道 4	
41	CVBS3	CVBS（复合）视频输入通道 3	
42	CVBS2	CVBS（复合）视频输入通道 2	
43	CVBS1	CVBS（复合）视频输入通道 1	
44	CVBS0	CVBS（复合）视频输入通道 0	
45	VCOM	CVBS 输入参考地	
46	CVBSOUT0	CVBS（复合）视频输出通道 0	
47	AUL0	音频线路输入（左通道 0）	
48	AUR0	音频线路输入（右通道 0）	
49	AUL1	音频线路输入（左通道 1）	
50	AUR1	音频线路输入（右通道 1）	
51	AUVRM	音频 ADC 负参考电压	
52	AUVRP	音频 ADC 正参考电压	
53	AUVAG	音频公共模式参考电压	
54	AVDD_AU25	音频 2.5V 电源	该集成电路为主处理芯片，对各接口信号进行如 ADC、Video Decoder、Scaler、Audio ADC、Audio DSP、3D 梳状滤波、多媒体解码、LVDS TX 等处理后送到屏和伴音功放。主芯片也包括了 OSD 显示、MCU 控制功能，应用在长虹 LS30 机心液晶电视上
55	AUL2	音频线路输入（左通道 2）	
56	AUR2	音频线路输入（右通道 2）	
57	AUL3	音频线路输入（左通道 3）	
58	AUR3	音频线路输入（右通道 3）	
59	AUL4	音频线路输入（左通道 4）	
60	AUR4	音频线路输入（右通道 4）	
61	AVDD_AU33	音频 3.3V 电源	
62	AUOUTL1	主音频输出（左通道 1）	
63	AUOUTR1	主音频输出（右通道 1）	
64	AUOUTL0	主音频输出（左通道 0）	
65	AUOUTR0	主音频输出（右通道 0）	
66	EARPRHONE_OUTL	音频 DAC 耳机左声道输出	
67	EARPHONE_OUTR	音频 DAC 耳机右声道输出	
68	AVDD_EAR33	耳机驱动器电源（3.3V）	
69	XTAL_IN	晶振输入	
70	XTAL_OUT	晶振输出	
71	AVDD_DMPLL	晶体电源（3.3V）	
72	AVDD_REF	解调器 ADC 电源（2.5V）	
73	PGA_COM	VIF PGA 负电源	
74	VIFM	负视频中频输入	
75	VIFP	正视频中频输入	
76	AVDD_PGA	解调器 PGA 电源（2.5V）	
77	SIFP	SIF 音频输入（正）	
78	SIFM	SIF 音频输入（负）	
79	TAGC	调谐器自动增益控制输出	
80	GPIO39/I2S_OUT_WS/RX2	通用输入与输出/字选择输出/接收信号	
81	GPIO40/I2S_OUT-_SD/TX	通用输入与输出/音频串行数据输出/发送信号	
82	GPIO41/TUNER_SCL	通用输入与输出/调谐串行时钟	
83	GPIO42/TUNER_SDA	通用输入与输出/调谐串行数据	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
84	GPIO43/SPDIF/RX1/PWM3	通用输入与输出/伴音中频信号输入/接收信号/脉冲宽度调制	
85	GPIO75/SPDIFO	通用输入与输出/伴音中频信号输出	
86	VDDC	数字核心电源（1.26V）	
87	VDDP	数字输入/输出电源（3.3V）	
88	GPIO[44]	通用输入与输出	
89	GPIO46/I2S_OUT_MCK	通用输入与输出/音频主时钟输出	
90	I2S_OUT_BCK	音频位时钟输出	
91	GPIO[52]	通用输入与输出	
92	GPIO[53]	通用输入与输出	
93	GPIO[54]	通用输入与输出	
94	USB1_DM	USB 反相数据输入与输出（为端口 0）	
95	USB1_DP	USB 非反相数据输入与输出（为端口 0）	
96	PWM2	脉冲宽度调制输出	
97	AVDD_AIVE	脉动输入与输出口电源（3.3V）	
98	LVA4P	LVDS A 线通道 4 正数据输出	
99	LVA4M	LVDS A 线通道 4 负数据输出	
100	LVA3P	LVDS A 线通道 3 正数据输出	
101	LVA3M	LVDS A 线通道 3 负数据输出	
102	LVACKP	LVDS A 线正时钟输出	
103	LVACKM	LVDS A 线负时钟输出	
104	LVA2P	LVDS A 线通道 2 正数据输出	该集成电路为主处理芯片，对各接口信号进行如 ADC、Video Decoder、Scaler、Audio ADC、Audio DSP、3D 梳状滤波、多媒体解码、LVDS TX 等处理后送到屏和伴音功放。主芯片也包括了 OSD 显示、MCU 控制功能，应用在长虹 LS30 机心液晶电视上
105	LVA2M	LVDS A 线通道 2 负数据输出	
106	LVA1P	LVDS A 线通道 1 正数据输出	
107	LVA1M	LVDS A 线通道 1 负数据输出	
108	AVDD_MOD	MOD 电源（2.5V）	
109	LVA0P	LVDS A 线通道 0 正数据输出	
110	LVA0M	LVDS A 线通道 0 负数据输出	
111	LVB4P	LVDS B 线通道 4 正数据输出	
112	LVB4M	LVDS B 线通道 4 负数据输出	
113	LVB3P	LVDS B 线通道 3 正数据输出	
114	LVB3M	LVDS B 线通道 3 负数据输出	
115	LVBCKP	LVDS B 线正时钟输出	
116	LVBCKM	LVDS B 线负时钟输出	
117	LVB2P	LVDS B 线通道 2 正数据输出	
118	LVB2M	LVDS B 线通道 2 负数据输出	
119	LVB1P	LVDS B 线通道 1 正数据输出	
120	LVB1M	LVDS B 线通道 1 负数据输出	
121	LVB0P	LVDS B 线通道 0 正数据输出	
122	LVB0M	LVDS B 线通道 0 负数据输出	
123	VDDC	数字核心电源（1.26V）	
124	AVDD_MOD	MOD 电源（2.5V）	
125	AVDD_MEMPLL	PLL 电源（3.3V）	
126	GPIO133/I2S_IN_WS/PWM4/RX3/LCK	输入与输出端/字选择输入/脉冲宽度调制输出/通用异步接收信号/TTL 输出时钟信号	
127	GPIO134/I2S_IN_SD/PWM5/TX3/LDE	通用输入与输出/音频串行数据输入/脉冲宽度调制信号/发送信号/TTL 数据使能输出	
128	GPIO135/I2S_IN_BCK/PWM2/LHSYNC	通用输入与输出/I^2S 输出音频位时钟输入/脉冲宽度调制信号/行同步信号	
129	GPIO136/I2S_OUT_MUTE/PWM3/LVSYNC	通用输入与输出/I^2S 输出静音信号控制/脉冲宽度调制信号/场同步信号	
130	VDDP	数字输入/输出电源（3.3V）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
131	PWM0	脉冲宽度调制输出	
132	PWM1	脉冲宽度调制输出	
133	VDDC	数字核心电源（1.26V）	
134	MADR[12]	DRAM 存储器地址信号	
135	MADR[9]	DRAM 存储器地址信号	
136	MADR[7]	DRAM 存储器地址信号	
137	MADR[5]	DRAM 存储器地址信号	
138	MADR[3]	DRAM 存储器地址信号	
139	MADR[10]	DRAM 存储器地址信号	
140	MADR[1]	DRAM 存储器地址信号	
141	BADR[2]	DRAM 存储器栈地址	
142	AVDD_DDR	DDR 电源（1.8V）	
143	BADR[0]	DRAM 存储器栈地址	
144	BADR[1]	DRAM 存储器栈地址	
145	MCLKE	DRAM 存储器时钟使能	
146	WEZ	写使能（低电平有效）	
147	MDATA[4]	DRAM 存储器数据总线	
148	AVDD_DDR	DDR 电源（1.8V）	
149	MDATA[3]	DRAM 存储器数据总线	
150	MDATA[1]	DRAM 存储器数据总线	
151	MDATA[6]	DRAM 存储器数据总线	
152	MDATA[11]	DRAM 存储器数据总线	该集成电路为主处理芯片，对各接口信号进行如 ADC、Video Decoder、Scaler、Audio ADC、Audio DSP、3D 梳状滤波、多媒体解码、LVDS TX 等处理后送到屏和伴音功放。主芯片也包括了 OSD 显示、MCU 控制功能，应用在长虹 LS30 机心液晶电视上
153	AVDD_DDR	DDR 电源（1.8V）	
154	MDATA[12]	DRAM 存储器数据总线	
155	MDATA[9]	DRAM 存储器数据总线	
156	MDATA[14]	DRAM 存储器数据总线	
157	DQMU	数据掩膜（为高字节，高态有效）	
158	DQML	数据掩膜（为低字节，高态有效）	
159	AVDD_DDR	DDR 电源（1.8V）	
160	DQSL	数据选通（为低字节）	
161	DQSLZ	数据选通反向（为低字节）	
162	DVDD_DDR	DDR 电源（1.26V）	
163	AVDD_MEMPLL	PLL 电源（3.3V）	
164	DQSU	数据选通（为高字节）	
165	DQSUZ	数据选通反向（为高字节）	
166	MDATA[15]	DRAM 存储器数据总线	
167	MDATA[8]	DRAM 存储器数据总线	
168	AVDD_DDR	DDR 电源（1.8V）	
169	MDATA[10]	DRAM 存储器数据总线	
170	MDATA[13]	DRAM 存储器数据总线	
171	MDATA[7]	DRAM 存储器数据总线	
172	MDATA[0]	DRAM 存储器数据总线	
173	MVREF	参考电压（为 DDR SDRAM 接口）	
174	MDATA[2]	DRAM 存储器数据总线	
175	AVDD_DDR	DDR 电源（1.8V）	
176	MDATA[5]	DRAM 存储器数据总线	
177	MCLK	DRAM 存储器正差分时钟	
178	AVDD_DDR	DDR 电源（1.8V）	
179	MCLKZ	DRAM 存储器负差分时钟	
180	ODT	保留（为未来的片上端连接）	
181	RASZ	行地址选通（低态有效）	
182	CASZ	列地址选通（低态有效）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
183	MADR[0]	DRAM 存储器地址信号	
184	MADR[2]	DRAM 存储器地址信号	
185	AVDD_DDR	DDR 电源（1.8V）	
186	MADR[4]	DRAM 存储器地址信号	
187	MADR[6]	DRAM 存储器地址信号	
188	MADR[8]	DRAM 存储器地址信号	
189	MADR[11]	DRAM 存储器地址信号	
190	MADR[13]	DRAM 存储器地址信号	
191	VDDC	数字核心电源（1.26V）	
192	DDCR_DA	DDC 数据（为 ROM）	
193	VDDP	数字输入/输出电源（3.3V）	
194	DDCR_CK	DDC 时钟（为 ROM）	
195	GND	地	该集成电路为主处理芯片，对各接口信号进行如 ADC、Video Decoder、Scaler、Audio ADC、Audio DSP、3D 梳状滤波、多媒体解码、LVDS TX 等处理后送到屏和伴音功放。主芯片也包括了 OSD 显示、MCU 控制功能，应用在长虹 LS30 机心液晶电视上
196	USB0_DM	USB 反相数据输入与输出（为端口 0）	
197	USB0_DP	USB 非反相数据输入与输出（为端口 0）	
198	AVDD_ALIVE	脉动输入与输出口电源（3.3V）	
199	BYPASS	外部旁路电容	
200	GND	地	
201	SCK	SPI 闪存串行时钟	
202	SDI	SPI 闪存串行数据输入	
203	SDO	SPI 闪存串行数据输出	
204	SCZ	SPI 闪存芯片选择	
205	SAR0	SAR 低速 ADC 输入 0	
206	SAR1	SAR 低速 ADC 输入 1	
207	SAR2	SAR 低速 ADC 输入 2	
208	HOTPLUGA	热插拔控制（为 DVI/HDMI 端口 A）	
209	DDCA_CK	DDC 时钟（为模拟端）	
210	DDCA_DA	DDC 数据（为模拟端）	
211	GPIO[6]	通用输入与输出	
212	GPIO[7]	通用输入与输出	
213	GPIO[8]	通用输入与输出	
214	GPIO[9]	通用输入与输出	
215	IRIN	红外接收器输入	
216	CEC	消费电子控制	

（455）MST6M48RVS

引脚号	引脚符号	引 脚 功 能	备 注
1	RESET	硬件复位（高态有效）	该集成电路是高集成的电视专用芯片，应用电路见附图 2-388（以应用在创维 8M49 机心液晶电视上为例）
2	HOTPLUGB	热插拔控制（为 DVI/HDMI 端口 B）	
3	RXCN_B	负 DVI/HDMI 输入（为 B 线时钟通道）	
4	RXCP_B	正 DVI/HDMI 输入（为 B 线时钟通道）	
5	RX0N_B	负 DVI/HDMI 输入（为 B 线数据通道 0）	
6	RX0P_B	正 DVI/HDMI 输入（为 B 线数据通道 0）	
7	AVDD_DVI_3.3V	脉动输入与输出口电源（3.3V）	
8	RX1N_B	负 DVI/HDMI 输入（为 B 线数据通道 1）	
9	RX1P_B	正 DVI/HDMI 输入（为 B 线数据通道 1）	
10	DDCDB_DA	HDCP 串行总线数据/DVI/HDMI 端口 B 的 DDC 数据	
11	RX2N_B	负 DVI/HDMI 输入（为 B 线数据通道 2）	
12	RX2P_N	正 DVI/HDMI 输入（为 B 线数据通道 2）	
13	DDCDB_CK	HDCP 串行总线时钟/DVI/HDMI 端口 A 的 DDC 时钟	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
14	RXCN_A	负 DVI/HDMI 输入（为 A 线时钟通道）	
15	RXCP_A	正 DVI/HDMI 输入（为 A 线时钟通道）	
16	RX0N_A	负 DVI/HDMI 输入（为 A 线数据通道 0）	
17	RX0P_A	正 DVI/HDMI 输入（为 A 线数据通道 0）	
18	DDCDA_DA	HDCP 串行总线数据/DVI/HDMI 端口 A 的 DDC 数据	
19	RX1N_A	负 DVI/HDMI 输入（为 A 线数据通道 1）	
20	RX1P_A	正 DVI/HDMI 输入（为 A 线数据通道 1）	
21	DDCDA_CK	HDCP 串行总线时钟/DVI/HDMI 端口 A 的 DDC 时钟	
22	RX2N_A	负 DVI/HDMI 输入（为 A 线数据通道 2）	
23	RX2P_A	正 DVI/HDMI 输入（为 A 线数据通道 2）	
24	VDDC	数字核心电源（1.26V）	
25	HSYNC0	行同步信号	
26	BIN0P	通道 0 模拟蓝基色输入（正）	
27	SOGIN0	通道 0 同步绿色输入	
28	GIN0P	通道 0 模拟绿基色输入（正）	
29	GIN0M	通道 0 模拟绿基色输入（负）	
30	RIN0P	通道 0 模拟红基色输入（正）	
31	VSYNC0	场同步信号	
32	AVDD1P2	数字核心电源	
33	AVDD2P5_ADC	模拟 2.5V 电源	
34	BIN2P	通道 2 模拟蓝基色输入（正）	
35	SOGIN2	通道 2 同步绿色输入	该集成电路是高集成的电视专用芯片，应用电路见附图 2-388（以应用在创维 8M49 机心液晶电视上为例）
36	GIN2P	通道 2 模拟绿基色输入（正）	
37	GIN2M	通道 2 模拟绿基色输入（负）	
38	RIN2P	通道 2 模拟红基色输入（正）	
39	AVDD3P3_ADC	模拟 3.3V 电源	
40	CVBS4	CVBS（复合）视频输入通道 4	
41	CVBS3	CVBS（复合）视频输入通道 3	
42	CVBS2	CVBS（复合）视频输入通道 2	
43	CVBS1	CVBS（复合）视频输入通道 1	
44	CVBS0	CVBS（复合）视频输入通道 0	
45	VCOM	CVBS 输入参考地	
46	CVBS_OUT0	CVBS（复合）视频输出通道 0	
47	LINEIN_L0	音频线路输入（左通道 0）	
48	LINEIN_R0	音频线路输入（右通道 0）	
49	LINEIN_L1	音频线路输入（左通道 1）	
50	LINEIN_R1	音频线路输入（右通道 1）	
51	ARM	音频 ADC 负参考电压	
52	ARP	音频 ADC 正参考电压	
53	VAG	音频公共模式参考电压	
54	AVDD_AU25	音频 2.5V 电源	
55	LINEIN_L3	音频线路输入（左通道 3）	
56	LINEIN_R3	音频线路输入（右通道 3）	
57	LINEIN_L4	音频线路输入（左通道 4）	
58	LINEIN_R4	音频线路输入（右通道 4）	
59	LINEIN_L5	音频线路输入（左通道 5）	
60	LINEIN_R5	音频线路输入（右通道 5）	
61	AVDD_AU33	音频 3.3V 电源	
62	LINEOUT_L3	主音频输出（左通道 3）	
63	LINEOUT_R3	主音频输出（右通道 3）	
64	LINEOUT_L0	主音频输出（左通道 0）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
65	LINEOUT_R0	主音频输出（右通道 0）	
66	EARPRHONE_OUTL	音频 DAC 耳机左声道输出	
67	EARPHONE_OUTR	音频 DAC 耳机右声道输出	
68	AVDD_EAR33	耳机驱动器电源（3.3V）	
69	XTAL_IN	晶振输入	
70	XTAL_OUT	晶振输出	
71	AVDD_DMPLL	晶体电源（3.3V）	
72	AVDD25_REF	解调器 ADC 电源（2.5V）	
73	AVSS_PGA	VIF PGA 负电源	
74	VIFM	负视频中频输入	
75	VIFP	正视频中频输入	
76	AVDD25_PGA	解调器 PGA 电源（2.5V）	
77	SIFP	SIF 音频输入（正）	
78	SIFM	SIF 音频输入（负）	
79	TAGC	调谐器自动增益控制输出	
80	GPIO39/I2S_OUT_WS/RX2	通用输入与输出/字选择输出/接收信号	
81	GPIO40/I2S_OUT_SD/TX2	通用输入与输出/音频串行数据输出/发送信号	
82	GPIO41/TUNER_SCL	通用输入与输出/调谐串行时钟	
83	GPIO42/TUNER_SDA	通用输入与输出/调谐串行数据	
84	GPIO43/SPDIF/RX1/PWM3	通用输入与输出/伴音中频信号输入/接收信号/脉冲宽度调制	
85	GPIO75/SPDIF_OUT	通用输入与输出/伴音中频信号输出	
86	VDDC	数字核心电源（1.26V）	
87	VDDP_1	数字输入/输出电源（3.3V）	该集成电路是高集成的电视专用芯片，应用电路见附图 2-388（以应用在创维 8M49 机心液晶电视上为例）
88	GPIO44	通用输入与输出	
89	GPIO46/I2S_OUT_MCK	通用输入与输出/音频主时钟输出	
90	GPIO48/I2S_OUT_BCK	音频位时钟输出	
91	GPIO52	通用输入与输出	
92	GPIO53	通用输入与输出	
93	GPIO54	通用输入与输出	
94	DM_P2	USB 反相数据输入与输出（为端口 0）	
95	DP_P2	USB 非反相数据输入与输出（为端口 0）	
96	GPIO21/PWM2/TX1	通用输入与输出/脉冲宽度调制输出/发送信号	
97	AVDD_DVI_C	脉动输入与输出口电源（3.3V）	
98	B_ODD0/RXE4+	蓝通道奇数信号输入/LVDS 偶线对 4 正端	
99	B_ODD1/RXE4−	蓝通道奇数信号输入/LVDS 偶线对 4 负端	
100	B_ODD2/RXE3+	蓝通道奇数信号输入/LVDS 偶线对 3 正端	
101	B_ODD3/RXE3−	蓝通道奇数信号输入/LVDS 偶线对 3 负端	
102	B_ODD4/RXEC+	蓝通道奇数信号输入/LVDS 偶线对时钟正端	
103	B_ODD5/RXEC−	蓝通道奇数信号输入/LVDS 偶线对时钟负端	
104	B_ODD6/RXE2+	蓝通道奇数信号输入/LVDS 偶线对 2 正端	
105	B_ODD7/RXE2−	蓝通道奇数信号输入/LVDS 偶线对 2 负端	
106	G_ODD0/RXE1+	绿通道奇数信号输入/LVDS 偶线对 1 正端	
107	G_ODD1/RXE1−	绿通道奇数信号输入/LVDS 偶线对 1 负端	
108	AVDD2P5_MOD	电源	
109	G_ODD2/RXE0+	绿通道奇数信号输入/LVDS 偶线对 0 正端	
110	G_ODD3/RXE0−	绿通道奇数信号输入/LVDS 偶线对 0 负端	
111	G_ODD4/RXO4+	绿通道奇数信号输入/LVDS 奇线对 4 正端	
112	G_ODD5/RXO4−	绿通道奇数信号输入/LVDS 奇线对 4 负端	
113	G_ODD6/RXO3+	绿通道奇数信号输入/LVDS 奇线对 3 正端	
114	G_ODD7/RXO3−	绿通道奇数信号输入/LVDS 奇线对 3 负端	
115	R_ODD0/RXOC+	红通道奇数信号输入/LVDS 奇线对时钟正端	
116	R_ODD1/RXOC−	红通道奇数信号输入/LVDS 奇线对时钟负端	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
117	R_ODD2/RXO2+	红通道奇数信号输入/LVDS 奇线对 2 正端	
118	R_ODD3/RXO2−	红通道奇数信号输入/LVDS 奇线对 2 负端	
119	R_ODD4/RXO1+	红通道奇数信号输入/LVDS 奇线对 1 正端	
120	R_ODD5/RXO1−	红通道奇数信号输入/LVDS 奇线对 1 负端	
121	R_ODD6/RXO0+	红通道奇数信号输入/LVDS 奇线对 0 正端	
122	R_ODD7/RXO0−	红通道奇数信号输入/LVDS 奇线对 0 负端	
123	VDDC	电源	
124	AVDD2P5_MOD	电源	
125	AVDD_LPLL	电源	
126	GPIO133/I2S_IN_WS/PWM4/RX3/LCK	通用输入与输出/I²S 信号输出字选择/脉冲宽度调制信号/接收信号/TTL 输出时钟信号	
127	GPIO134/I2S_IN_SD/PWM5/TX3/LDE	通用输入与输出/I²S 信号输出连续数据/脉冲宽度调制信号/发送信号/TTL 数据使能输出	
128	GPIO135/I2S_IN_BCK/PWM2/LHSYNC	通用输入与输出/I²S 输出音频位时钟/脉冲宽度调制信号/行同步信号	
129	GPIO136/I2S_OUT_MUTE/PWM3/LVSYNC	通用输入与输出/I²S 输出静音信号/脉冲宽度调制信号/场同步信号	
130	VDDP_2	电源	
131	GPIO34/PWM0	通用输入与输出/脉冲宽度调制信号	
132	GPIO35/PWM1	通用输入与输出/脉冲宽度调制信号	
133	VDDC	电源	
134	A_DDR2_A12	地址信号	
135	A_DDR2_A9	地址信号	
136	A_DDR2_A7	地址信号	该集成电路是高集成的电视专用芯片，应用电路见附图 2-388（以应用在创维 8M49 机心液晶电视上为例）
137	A_DDR2_A5	地址信号	
138	A_DDR2_A3	地址信号	
139	A_DDR2_A10	地址信号	
140	A_DDR2_A1	地址信号	
141	A_DDR2_BA2	栈地址信号	
142	AVDDIO_1.8V	电源	
143	A_DDR2_BA0	栈地址信号	
144	A_DDR2_BA1	栈地址信号	
145	A_DDR2_CLK	时钟信号	
146	A_DDR2_WEZ	写使能（低态有效）	
147	A_DDR2_DQ[4]	数据输入与输出	
148	AVDDIO_1.8V	电源	
149	A_DDR2_DQ[3]	数据输入与输出	
150	A_DDR2_DQ[1]	数据输入与输出	
151	A_DDR2_DQ[6]	数据输入与输出	
152	A_DDR2_DQ[11]	数据输入与输出	
153	AVDDIO_1.8V	电源	
154	A_DDR2_DQ[12]	数据输入与输出	
155	A_DDR2_DQ[9]	数据输入与输出	
156	A_DDR2_DQ[14]	数据输入与输出	
157	A_DDR2_DQMU	数据输入与输出掩膜（高字节）	
158	A_DDR2_DQML	数据输入与输出掩膜（低字节）	
159	AVDDIO_1.8V	电源	
160	A_DDR2_DQSL	数据选通（低字节）	
161	A_DDR2_DQSLZ	反向数据选通（低字节）	
162	DVDD_DDR_1.2V	电源	
163	AVDD_PLL	电源	
164	A_DDR2_DQSU	数据选通（高字节）	
165	A_DDR2_DQSUZ	反向数据选通（高字节）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
166	A_DDR2_DQ[15]	数据输入与输出	
167	A_DDR2_DQ[8]	数据输入与输出	
168	AVDDIO_1.8V	电源	
169	A_DDR2_DQ[10]	数据输入与输出	
170	A_DDR2_DQ[13]	数据输入与输出	
171	A_DDR2_DQ[7]	数据输入与输出	
172	A_DDR2_DQ[0]	数据输入与输出	
173	A_MVREF	DDR SDRAM 界面基准电压	
174	A_DDR2_DQ[2]	数据输入与输出	
175	AVDDIO_1.8V	电源	
176	A_DDR2_DQ[5]	数据输入与输出	
177	A_DDR2_MCLK	存储器时钟	
178	AVDDIO_1.8V	电源	
179	A_DDR2_MCLKZ	存储器时钟补充	
180	A_DDR2_ODT	片内终端控制	
181	A_DDR2_RASZ	A-行地址选通（低电平有效）	
182	A_DDR2_CASZ	A-列地址选通（低电平有效）	
183	A_DDR2_A0	地址信号	
184	A_DDR2_A2	地址信号	
185	AVDDIO_1.8V	电源	
186	A_DDR2_A4	地址信号	
187	A_DDR2_A6	地址信号	
188	A_DDR2_A8	地址信号	
189	A_DDR2_A11	地址信号	该集成电路是高集成的电视专用芯片，应用电路见附图 2-388（以应用在创维 8M49 机心液晶电视上为例）
190	A_DDR2_A13	地址信号	
191	VDDC	电源	
192	DDCR_DA	ROM DDC 数据信号	
193	VDDP_3	电源	
194	DDCR_CK	ROM DDC 时钟信号	
195	TESTPIN	测试	
196	DM_P0	端口 0 反相数据输入与输出	
197	DP_P0	端口 0 非反相数据输入与输出	
198	AVDD_NODIE	电源	
199	DVDD_NODIE	电源	
200	GND_EFUSE	地	
201	SPI_CK	SPI 闪存时钟信号	
202	SPI_DI	SPI 闪存数据输入	
203	SPI_DO	SPI 闪存数据输出	
204	SPI_CZ	SPI 闪存芯片选择	
205	GPIO22/SAR0	通用输入与输出/SAR 低速 ADC 输入	
206	GPIO23/SAR1	通用输入与输出/SAR 低速 ADC 输入	
207	GPIO24/SAR2	通用输入与输出/SAR 低速 ADC 输入	
208	HOTPLUGA	热插拔控制（为 DVI/HDMI 端口 A）	
209	DDCA_CK	DDC 时钟（为模拟端）	
210	DDCA_DA	DDC 数据（为模拟端）	
211	GPIO6/PM1/TX	通用输入与输出端/端口模式/发送信号	
212	GPIO7/PM4/POWER_ON	通用输入与输出端/端口模式/上电	
213	GPIO8/PM5/RX	通用输入与输出端/端口模式/接收信号	
214	GPIO9/PM6/CS1	通用输入与输出端/端口模式/芯片选择	
215	IRIN	红外接收器输入	
216	CEC	消费电子控制	

（456）MST6M68FQ

引脚号	引脚符号	引 脚 功 能	备　注
1	GND	地	MST6M68FQ 是一个应用于 LCD/PDP 数字电视分辨率高达 FHD（1920×1080）的高集成度控制器 IC，应用在创维 8M68 机心液晶电视上
2	AVDD_USB	USB 电源	
3	USB_DM_P0	USB 内部数据输入/输出端口 0	
4	USB_DP_P0	USB 外部数据输入/输出端口 0	
5	GND	地	
6	GND	地	
7	RXBCKN	DVI/HDMI 负时钟信号 B 输入	
8	RXBCKP	DVI/HDMI 正时钟信号 B 输入	
9	CEC	消费电子控制	
10	DDCDB_SDA	HDCA 连续 B 的总线数据	
11	RXB0N	DVI/HDMI 信号负数据 B 输入通道 0	
12	RXB0P	DVI/HDMI 信号正数据 B 输入通道 0	
13	HOTPLUGB	B 连接热插检测输入	
14	RXB1N	DVI/HDMI 信号负数据 B 输入通道 1	
15	RXB1P	DVI/HDMI 信号正数据 B 输入通道 1	
16	AVDD_33	ADC 电源	
17	RXB2N	DVI/HDMI 信号负数据 B 输入通道 2	
18	RXB2P	DVI/HDMI 信号正数据 B 输入通道 2	
19	DDCDB_SCL	HDCP 连续 B 的总线时钟	
20	RXACKN	DVI/HDMI 负时钟信号 A 输入	
21	RXACKP	DVI/HDMI 正时钟信号 A 输入	
22	RXA0N	DVI/HDMI 信号负数据 A 输入通道 0	
23	RXA0P	DVI/HDMI 信号正数据 A 输入通道 0	
24	RXA1N	DVI/HDMI 信号负数据 A 输入通道 1	
24	AVDD_33	ADC 电源	
26	RXA1P	DVI/HDMI 信号正数据 A 输入通道 1	
27	GND	地	
28	RXA2N	DVI/HDMI 信号负数据 A 输入通道 2	
29	RXA2P	DVI/HDMI 信号正数据 A 输入通道 2	
30	HOTPLUGA	A 连接热插检测输入	
31	REXT	接外部电阻 390Ω到 AVDD-3.3V	
32	DDCDA_SDA	DDC 数据 A 模拟端口	
33	DDCDA_SCL	DDC 时钟 A 模拟端口	
34	VCLAMP	CVBS/YC 信号旁路电压	
35	REFP	内部 ADC 耦合控制	
36	REFN	内部 ADC 引导控制	
37	BIN0N	模拟蓝基色输入通道 0（负）	
38	BIN0P	模拟蓝基色输入通道 0（正）	
39	GIN0N	模拟绿基色输入通道 0（负）	
40	GIN0P	模拟绿基色输入通道 0（正）	
41	SOGIN0	绿基色消隐信号输入通道 0	
42	RIN0N	模拟红基色输入通道 0（负）	
43	RIN0P	模拟红基色输入通道 0（正）	
44	AVDD_33	ADC 电源	
45	GND	地	
46	HSYNC0	行同步消隐信号/VGA 复合信号输入通道 0	
47	VSYNC0	场同步消隐信号从 VGA 输入通道 0	
48	CVBS3	CVBS 视频信号输入通道 3	
49	CVBS2	CVBS 视频信号输入通道 2	
50	CVBS1	CVBS 视频信号输入通道 1	
51	VCOM1	CVBS 视频输入参考地	
52	CVBS0	CVBS 视频信号输入通道 0	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	VCOM0	CVBS 视频输入参考地	
54	AVDD_33	ADC 电源	
55	CVBSOUT	CVBS 视频信号输出	
56	GND	地	
57	XOUT	字符振荡输出	
58	XIN	字符振荡输入	
59	AVDD_MPLL	MPLL 电源	
60	TAGC	高频信号自动增益控制	
61	VR27	中频信号参考电压	
62	SIFP	正伴音中频信号输入	
63	SIFN	负伴音中频信号输入	
64	GND	地	
65	VIFN	负视频中频信号输入	
66	VIFP	正视频中频信号输入	
67	AVDD_VIF	VIF 电源	
68	VDDC	数字逻辑控制电源	
69	GND	地	
70	AUL0	音频左声道模拟输入通道 0	
71	AUR0	音频右声道模拟输入通道 0	
72	AUL1	音频左声道模拟输入通道 1	
73	AUR1	音频右声道模拟输入通道 1	
74	AUCOM	音频模拟信号参考地	
75	GND	地	
76	AUVRN	负的参考电压与音频 ADC	MST6M68FQ 是一个应用于 LCD/PDP 数字电视分辨率高达 FHD（1920×1080）的高集成度控制器 IC，应用在创维 8M68 机心液晶电视上
77	AUVRP	正的参考电压与音频 ADC	
78	AUVAG	音频普通模式的参考电压	
79	AVDD_AU	伴音中频电源	
80	AUOUTL2	音频左声道模拟输出通道 2	
81	AUOUTR2	音频右声道模拟输出通道 2	
82	AUOUTL1	音频左声道模拟输出通道 1	
83	AUOUTR1	音频右声道模拟输出通道 1	
84	AUOUTL0	音频左声道模拟输出通道 0	
85	AUOUTR0	音频右声道模拟输出通道 0	
86	AVDP	数字输入/输出电源	
87	GND	地	
88	VDDC	数字逻辑控制电源	
89	TS0DATA	并联的 8 位调试数据	
90	TS0DATA	并联的 8 位调试数据	
91	TS0DATA	并联的 8 位调试数据	
92	TS0DATA	并联的 8 位调试数据	
93	TS0DATA	并联的 8 位调试数据	
94	TS0DATA	并联的 8 位调试数据	
95	TS0DATA	并联的 8 位调试数据	
96	TS0DATA	并联的 8 位调试数据	
97	TSOVALID	有效的调试数据	
98	TSOSYNC	消隐信号的调试数据	
99	TS0CLK	调试时钟信号	
100	GND	地	
101	VDDC	数字逻辑控制电源	
102	I2S_IN_WS	音频字选择输入	
103	I2S_IN_BCK	音频位时钟输入	
104	I2S_IN_SD	音频连续数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
105	SPDIFI	伴音中频输入	MST6M68FQ 是一个应用于 LCD/PDP 数字电视分辨率高达 FHD（1920×1080）的高集成度控制器 IC，应用在创维 8M68 机心液晶电视上
106	SPDIFO	伴音中频输出	
107	I2S_OUT_WS	音频字选择输出	
108	I2S_OUT_MCK	音频控制时钟输出	
109	I2S_OUT_BCK	音频位时钟输出	
110	I2S_OUT_SD	IIC 数据输出，4mA 启动控制	
111	I2S_OUT_MUTE	音频输出静音控制	
112	AVDP	数字输入/输出电源	
113	IRIN	遥控接收输入信号	
114	INT	MCU 总线界面，4mA 启动运行	
115	DDCA_SDA	HDCP 连接 A 的总线数据	
116	DDCA_SCL	HDCP 连续 A 的总线时钟	
117	DDCDC_SCL	DDC 时钟 B 模拟端口	
118	RXCCKN	DVI/HDMI 信号负时钟信号输入	
119	RXCCKP	DVI/HDMI 信号正时钟信号输入	
120	DDCDC_SDA	DDC 数据 B 模拟端口	
121	RXC0N	DVI/HDMI 信号负数据输入通道 0	
122	RXC0P	DVI/HDMI 信号正数据输入通道 0	
123	GND	地	
124	RXC1N	DVI/HDMI 信号负数据输入通道 1	
125	RXC1P	DVI/HDMI 信号正数据输入通道 1	
126	AVDD_DM	DM 电源	
127	RXC2N	DVI/HDMI 信号负数据输入通道 2	
128	RXC2P	DVI/HDMI 信号正数据输入通道 2	
129	HOTPLUGC	C 连接热插检测输入	
130	SAR0	低速率 ADC 输入通道 0	
131	SAR1	低速率 ADC 输入通道 1	
132	SAR2	低速率 ADC 输入通道 2	
133	SAR3	低速率 ADC 输入通道 3	
134	PWM0	脉宽调整输出 0	
135	PWM1	脉宽调整输出 1	
136	PWM2	脉宽调整输出 2	
137	DDCR_SDA	HDCP 连续 C 的总线数据	
138	DDCR_SCL	HDCP 连续 C 的总线时钟	
139	HWRESET	硬件复位	
140	SCK	SPI 总线时钟信号	
141	SDI	SPI 总线数据信号	
142	SDO	SPI 总线数据信号输出	
143	SCZ	SPI 总线选择	
144	AVDP	数字输入/输出电源	
145	GND	地	
146	GPIO130	普通用途输入与输出	
147	GPIO140	普通用途输入与输出	
148	GPIO139	普通用途输入与输出	
149	LVA4P	LVDS A 线性正数据输出通道 4	
150	LVA4N	LVDS A 线性负数据输出通道 4	
151	LVA3P	LVDS A 线性正数据输出通道 3	
152	LVA3N	LVDS A 线性负数据输出通道 3	
153	LVACKP	LVDS A 线性正时钟信号输出	
154	LVACKN	LVDS A 线性负时钟信号输出	
155	LVA2P	LVDS A 线性正数据输出通道 2	
156	LVA2N	LVDS A 线性负数据输出通道 2	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
157	LVA1P	LVDS A 线性正数据输出通道 1	
158	LVA1N	LVDS A 线性负数据输出通道 1	
159	LVA0P	LVDS A 线性正数据输出通道 0	
160	LVA0N	LVDS A 线性负数据输出通道 0	
161	AVDP	数字输入/输出电源	
162	LVB4P	LVDS B 线性正数据输出通道 4	
163	LVB4N	LVDS B 线性负数据输出通道 4	
164	LVB3P	LVDS B 线性正数据输出通道 3	
165	LVB3N	LVDS B 线性负数据输出通道 3	
166	LVBCKP	LVDS B 线性正时钟信号输出	
167	LVBCKN	LVDS B 线性负时钟信号输出	
168	LVB2P	LVDS B 线性正数据输出通道 2	
169	LVB2N	LVDS B 线性负数据输出通道 2	
170	LVB1P	LVDS B 线性正数据输出通道 1	
171	LVB1N	LVDS B 线性负数据输出通道 1	
172	LVB0P	LVDS B 线性正数据输出通道 0	
173	LVB0N	LVDS B 线性负数据输出通道 0	
174	AVDD_LPLL	LPLL 电源	
175	GND	地	
176	GND	地	
177	VDDC	数字逻辑控制电源	
178	B_MDAT4	B-DRAM 存储器总线数据	
179	B_MDAT3	B-DRAM 存储器总线数据	
180	GND	地	MST6M68FQ 是一个应用于 LCD/PDP 数字电视分辨率高达 FHD（1920×1080）的高集成度控制器 IC，应用在创维 8M68 机心液晶电视上
181	B_MDAT1	B-DRAM 存储器总线数据	
182	B_MDAT6	B-DRAM 存储器总线数据	
183	AVDD_DDR	DDR2 电源	
184	B_MDAT11	B-DRAM 存储器总线数据	
185	B_MDAT12	B-DRAM 存储器总线数据	
186	GND	地	
187	B_MDAT9	B-DRAM 存储器总线数据	
188	B_MDAT14	B-DRAM 存储器总线数据	
189	B_DDR2_DQM	数据输出低字节，高电平有效	
190	B_DDR2_DQM	数据输出低字节，高电平有效	
191	B_DDR2_DQS	数据选通	
192	B_DDR2_DQSB	数据选通反转	
193	AVDD_MEMPLL	PLL 电源	
194	B_DDR2_DQS	数据选通	
195	B_DDR2_DQSB	数据选通反转	
196	AVDD_DDR	DDR2 电源	
197	B_MDAT15	B-DRAM 存储器总线数据	
198	B_MDAT8	B-DRAM 存储器总线数据	
199	GND	地	
200	B_MDAT10	B-DRAM 存储器总线数据	
201	B_MDAT13	B-DRAM 存储器总线数据	
202	AVDD_DDR	DDR2 电源	
203	B_MDAT7	B-DRAM 存储器总线数据	
204	B_MDAT0	B-DRAM 存储器总线数据	
205	GND	地	
206	B_MDAT2	B-DRAM 存储器总线数据	
207	B_MDAT5	B-DRAM 存储器总线数据	
208	AVDD_DDR	DDR2 电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
209	B_MCLK	B-DRAM 存储器正的微分时钟信号	
210	B-MCLKZ	B-DRAM 存储器负的微分时钟信号	
211	B_ODT	片内终结	
212	B_RASZ	B-行地址选通，低电平有效	
213	GND	地	
214	B_CASZ	B-列地址选通，低电平有效	
215	B_MADR0	B-DRAM 存储器地址数据	
216	B_MADR2	B-DRAM 存储器地址数据	
217	B_MADR4	B-DRAM 存储器地址数据	
218	B_MADR6	B-DRAM 存储器地址数据	
219	B_MADR8	B-DRAM 存储器地址数据	
220	B_MADR11	B-DRAM 存储器地址数据	
221	B_WEZ	B-写使能，低电平有效	
222	AVDD_DDR	DDR2 电源	
223	B_MCLKE	B-DRAM 存储器时钟关闭	
224	B_BADR1	B-DRAM 存储器消隐地址数据	
225	B_BADR0	B-DRAM 存储器消隐地址数据	
226	B_MADR1	B-DRAM 存储器地址数据	
227	B_MADR10	B-DRAM 存储器地址数据	
228	B_MADR5	B-DRAM 存储器地址数据	
229	B_MADR9	B-DRAM 存储器地址数据	
230	B_MADR12	B-DRAM 存储器地址数据	
231	B_MADR7	B-DRAM 存储器地址数据	
232	B_MADR3	B-DRAM 存储器地址数据	MST6M68FQ 是一个应用于 LCD/PDP 数字电视分辨率高达 FHD（1920×1080）的高集成度控制器 IC，应用在创维 8M68 机心液晶电视上
233	AVDP	数字输入/输出电源	
234	GND	地	
235	VDDC	数字逻辑控制电源	
236	MVREF	参考电压及 DDR 帧存储器界面	
237	A_ODT	A 连接热插检测输入	
238	AVDD_MEMPLL	PLL 电源	
239	GND	地	
240	A_RASZ	A-行地址选通，低电平有效	
241	A_CASZ	A-列地址选通，低电平有效	
242	A_MADR	A-DRAM 存储器地址数据	
243	A_MADR	A-DRAM 存储器地址数据	
244	A_MADR	A-DRAM 存储器地址数据	
245	A_MADR	A-DRAM 存储器地址数据	
246	A_MADR	A-DRAM 存储器地址数据	
247	AVDD_DDR	DDR2 电源	
248	A_MADR	A-DRAM 存储器地址数据	
249	A_WEZ	A-写使能，低电平有效	
250	A_MCLKE	A-DRAM 存储器时钟关闭	
251	A_BADR	A-DRAM 存储器消隐地址数据	
252	A_BADR	A-DRAM 存储器消隐地址数据	
253	A_MADR	A-DRAM 存储器地址数据	
254	A_MADR	A-DRAM 存储器地址数据	
255	A_MADR	A-DRAM 存储器地址数据	
256	A_MADR	A-DRAM 存储器地址数据	
257	A_MADR	A-DRAM 存储器地址数据	
258	A_MADR	A-DRAM 存储器地址数据	
259	A_MADR	A-DRAM 存储器地址数据	
260	AVDD_DDR	DDR2 电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
261	A_MDATA	A-DRAM 存储器总线数据	
262	A_MDATA	A-DRAM 存储器总线数据	
263	GND	地	
264	A_MDATA	A-DRAM 存储器总线数据	
265	A_MDATA	A-DRAM 存储器总线数据	
266	A_MDATA	A-DRAM 存储器总线数据	
267	A_MDATA	A-DRAM 存储器总线数据	
268	GND	地	
269	VDDC	数字逻辑控制电源	
270	A_MDATA	A-DRAM 存储器总线数据	
271	A_MDATA	A-DRAM 存储器总线数据	
272	A_DDR2_DQM	低字节数据掩膜，高电平有效	
273	A_DDR2_DQM	低字节数据掩膜，高电平有效	
274	A_DDR_DQS	数据选通	
275	A_DDR2_DQSB	数据选通反转	
276	AVDD_DDR	DDR2 电源	MST6M68FQ 是一个应用于 LCD/PDP 数字电视分辨率高达 FHD（1920×1080）的高集成度控制器 IC，应用在创维 8M68 机心液晶电视上
278	A_DDR2_DQSB	数据选通反转	
279	A_MDATA	A-DRAM 存储器总线数据	
280	A_MDATA	A-DRAM 存储器总线数据	
281	GND	地	
282	A_MDATA	A-DRAM 存储器总线数据	
283	A_MDATA	A-DRAM 存储器总线数据	
284	AVDD_DDR	DDR2 电源	
285	A_MDATA	A-DRAM 存储器总线数据	
286	A_MDATA	A-DRAM 存储器总线数据	
287	GND	地	
288	A_MDATA	A-DRAM 存储器总线数据	
289	A_MDATA	A-DRAM 存储器总线数据	
290	AVDD_DDR	DDR2 电源	
291	A_MCLK	A-DRAM 存储器正的微分时钟信号	
292	A_MCLKZ	A-DRAM 存储器负的微分时钟信号	
293	AVDDL_DVI	DVI 电源	
294	USB_VBUS_P1	USB 外部电阻脚/USB 5V 电压供电	
295	USB_DM_P1	USB 内部数据输入/输出端口 1	
296	USB_DP_P1	USB 外部数据输入/输出端口 1	
297	GND	地	

（457）MST6M69L

引脚号	引脚符号	引 脚 功 能	备　注
1	GPIO0/UART_RX1	通用输入与输出端/UART 异步接收	该集成电路为信号处理芯片，对各接口信号进行处理，如 ADC、Video、Decoder、Scaler、Audio ADC、Audio DSP、3D 梳状滤波、多媒体解码、LVDS TX 等处理后送到屏和伴音功放。该芯片也包括 OSD 显示、MCU 控制功能。采用 256 个引脚，应用在长虹（LS20 机心）、创维（8M69 机心）、海尔等液晶电视上作为主处理芯片
2	GPIO1/UART_TX1	通用输入与输出端/UART 异步发送	
3	GPIO2	通用输入与输出端	
4	RXCKN	DVI/HDMI 负时钟输入	
5	RXCKP	DVI/HDMI 正时钟输入	
6	RX0N	DVI/HDMI 通道 0 负数据输入	
7	RX0P	DVI/HDMI 通道 0 正数据输入	
8	AVDD33	ADC 电源（3.3V）	
9	RX1N	DVI/HDMI 通道 1 负数据输入	
10	RX1P	DVI/HDMI 通道 1 正数据输入	
11	GND	地	
12	RX2N	DVI/HDMI 通道 2 负数据输入	
13	RX2P	DVI/HDMI 通道 2 正数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
14	GPIO125/HOTPLUGA	通用输入与输出端/热插拔检测输入（为DVI/HDMI A 线）	
15	REXT	外部电阻（390Ω）	
16	DDCD_DA	HDCP 串行总线数据/DDC 数据（DVI/HDMI 端口）	
17	DDCD_CK	HDCP 串行总线时钟/DDC 时钟（DVI/HDMI 端口）	
18	HSYNC1	通道 1 行同步/复合同步（为 VGA 输入）	
19	VSYNC1	通道 1 场同步（为 VGA 输入）	
20	VCLAMP	CVBS/YC 模式钳位电压旁路	
21	REFP	内部 ADC 顶部退耦	
22	REFM	内部 ADC 底部退耦	
23	BIN1P	通道 1 模拟蓝色输入	
24	SOGIN1	通道 1 绿色同步输入	
25	GIN1P	通道 1 模拟绿色输入	
26	RIN1P	通道 1 模拟红色输入	
27	BINM	参考地（为模拟蓝色输入）	
28	BIN0P	通道 0 模拟蓝色输入	
29	GINM	参考地（为模拟绿色输入）	
30	GIN0P	通道 0 模拟绿色输入	
31	SOGIN0	通道 0 同步绿色输入	
32	RINM	参考地（为模拟红色输入）	该集成电路为信号处理芯片，对各接口信号进行处理，如 ADC、Video、Decoder、Scaler、Audio ADC、Audio DSP、3D 梳状滤波、多媒体解码、LVDS TX 等处理后送到屏和伴音功放。该芯片也包括 OSD 显示、MCU 控制功能。采用 256 个引脚，应用在长虹（LS20 机心）、创维（8M69 机心）、海尔等液晶电视上作为主处理芯片
33	RIN0P	通道 0 模拟红色输入	
34	AVDD33	ADC 电源（3.3V）	
35	GND	地	
36	HSYNC0	通道 0 行同步/复合同步（为 VGA 输入）	
37	VSYNC0	通道 0 场同步（为 VGA 输入）	
38	CVBS7	CVBS（复合）视频输入通道 7	
39	CVBS5	CVBS（复合）视频输入通道 5	
40	CVBS6	CVBS（复合）视频输入通道 6	
41	CVBS4	CVBS（复合）视频输入通道 4	
42	CVBS3	CVBS（复合）视频输入通道 3	
43	CVBS2	CVBS（复合）视频输入通道 2	
44	CVBS1	CVBS（复合）视频输入通道 1	
45	VCOM1	CVBS 视频输入参考地	
46	CVBS0	CVBS（复合）视频输入通道 0	
47	VCOM0	CVBS 视频输入参考地	
48	AVDD33	ADC 电源（3.3V）	
49	CVBSOUT	CVBS（复合）视频输出	
50	GND	地	
51	AVDD SIF	SIF 电源（3.3V）	
52	SIF1P	SIF 音频输入通道 1	
53	SIF1M	SIF 音频输入通道 1	
54	VDDC	数据核心电源（1.2V）	
55	GND	地	
56	AUL0	音频线输入（左通道 0）	
57	AUR0	音频线输入（右通道 0）	
58	AUL1	音频线输入（左通道 1）	
59	AUR1	音频线输入（右通道 1）	
60	AUL2	音频线输入（左通道 2）	
61	AUR2	音频线输入（右通道 2）	
62	AUL3	音频线输入（左通道 3）	
63	AUR3	音频线输入（右通道 3）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
64	AUCOM	参考地（为音频线输入）	
65	GND	地	
66	AUVRM	负参考电压（为音频 ADC）	
67	AUVRP	正参考电压（为音频 ADC）	
68	AUVAG	参考电压（为音频公共模式）	
69	AVDD AU	音频电源（3.3V）	
70	AUOUTL2	主音频输出（左通道 2）	
71	AUOUTR2	主音频输出（右通道 2）	
72	AUOUTL1	主音频输出（左通道 1）	
73	AUOUTR1	主音频输出（右通道 1）	
74	AUOUTL0	主音频输出（左通道 0）	
75	AUOUTR0	主音频输出（右通道 0）	
76	VDDP	数字输入/输出电源（3.3V）	
77	GND	地	
78	VDDC	数据核心电源（1.2V）	
79	DVDD_RTC	RTC 电源（1.2V）	
80	AVDD_RTC	RTC 电源（1.2V）	
81	RTC_XIN	RTC 晶体振荡器输入	
82	RTC_XOUT	RTC 晶体振荡器输出	
83	GPIO29	通用输入与输出端	
84	GPIO30	通用输入与输出端	
85	GPIO31	通用输入与输出端	
86	GPIO32	通用输入与输出端	
87	GPIO33	通用输入与输出端	
88	GPIO34	通用输入与输出端	
89	GPIO35	通用输入与输出端	
90	GPIO36	通用输入与输出端	
91	GPIO37	通用输入与输出端	
92	GPIO38	通用输入与输出端	
93	GPIO39	通用输入与输出端	
94	GND	地	
95	VDDC	数据核心电源（1.2V）	
96	I2S_IN_WS	字选择输入	
97	I2S_IN_BCK	音频位时钟输入	
98	I2S_IN_SD	音频串行数据输入	
99	SPDIFI	S/PDIF 音频输入	
100	SPDIFO	S/PDIF 音频输出	
101	I2S_OUT_WS	写选择输出	
102	I2S_OUT_MCK	音频主时钟输出	
103	I2S_OUT_BCK	音频位时钟输出	
104	I2S_OUT_SD	音频串行数据输出	
105	I2S_OUT_MUTE	音频输出静音控制	
106	VDDP	数字输入/输出电源（3.3V）	
107	SDPWRCTL	SD/MMC 电源控制	
108	SDATA	SD/MMC 数据	
109	SDATA	SD/MMC 数据	
110	SDATA	SD/MMC 数据	
111	SDATA	SD/MMC 数据	
112	SDWPDZ	SD/MMC 卡写保护	
113	SDCMD	SD/MMC 卡命令	
114	SDCLK	SD/MMC 时钟	
115	IRIN	IR 接收输入	

该集成电路为信号处理芯片，对各接口信号进行处理，如 ADC、Video、Decoder、Scaler、Audio ADC、Audio DSP、3D 梳状滤波、多媒体解码、LVDS TX 等处理后送到屏和伴音功放。该芯片也包括 OSD 显示、MCU 控制功能。采用 256 个引脚，应用在长虹（LS20 机心）、创维（8M69 机心）、海尔等液晶电视上作为主处理芯片

（续）

引脚号	引脚符号	引 脚 功 能	备　注
116	INT	MCU 总线中断	
117	DDCA_DA	DDC 数据（为模拟端口）	
118	DDCA_CK	DDC 时钟（为模拟端口）	
119	SAR0	SAR ADC 的低速度输入	
120	SAR1	SAR ADC 的低速度输入	
121	SAR2	SAR ADC 的低速度输入	
122	SAR3	SAR ADC 的低速度输入	
123	PWM0	脉冲宽度调制输出	
124	PMW1	脉冲宽度调制输出	
125	PWM3	脉冲宽度调制输出	
126	DDCR_DA	DDC 数据（为 ROM）	
127	DDCR_CK	DDC 时钟（为 ROM）	
128	HWRESET	硬件复位（高态有效）	
129	SCK	SPI FLASH 串行时钟	
130	SDI	SPI FLASH 串行数据输入	
131	SDO	SPI FLASH 串行数据输出	
132	SCZ	SPI FLASH 芯片选择	
133	VDDP	数字输入/输出电源（3.3V）	
134	SDOCDT	SD/MMC 卡电源过电流检测	
135	LVA4P	LVDS　A 线通道 3 正数据输出	
136	LVA4M	LVDS　A 线通道 4 负数据输出	
137	LVA3P	LVDS　A 线通道 3 正数据输出	
138	LVA3M	LVDS　A 线通道 3 负数据输出	
139	LVACKP	LVDS　A 线正时钟输出	
140	LVACKM	LVDS　A 线负时钟输出	
141	LVA2P	LVDS　A 线通道 2 正数据输出	
142	LVA2M	LVDS　A 线通道 2 负数据输出	
143	LVA1P	LVDS　A 线通道 1 正数据输出	
144	LVA1M	LVDS　A 线通道 1 负数据输出	
145	LVA0P	LVDS　A 线通道 0 正数据输出	
146	LVA0M	LVDS　A 线通道 0 负数据输出	
147	VDDP	数字输入/输出电源（3.3V）	
148	LVB4P	LVDS　B 线通道 4 正数据输出	
149	LVB4M	LVDS　B 线通道 4 负数据输出	
150	LVB3P	LVDS　B 线通道 3 正数据输出	
151	LVB3M	LVDS　B 线通道 3 负数据输出	
152	LVBCKP	LVDS　B 线正时钟输出	
153	LVBCKM	LVDS　B 线负时钟输出	
154	LVB2P	LVDS　B 线通道 2 正数据输出	
155	LVB2M	LVDS　B 线通道 2 负数据输出	
156	LVB1P	LVDS　B 线通道 1 正数据输出	
157	LVB1M	LVDS　B 线通道 1 负数据输出	
158	LVB0P	LVDS　B 线通道 0 正数据输出	
159	LVB0M	LVDS　B 线通道 0 负数据输出	
160	AVDD_LPLL	LPLL 电源（3.3V）	
161	GND	地	
162	GND	地	
163	VDDC	数据核心电源（1.2V）	
164	GPIO98	通用输入与输出端	
165	GPIO97	通用输入与输出端	
166	SDCDZ	SD/MMC 卡选择	
167	MSINS	MS 卡插入指示	

该集成电路为信号处理芯片，对各接口信号进行处理，如 ADC、Video、Decoder、Scaler、Audio ADC、Audio DSP、3D 梳状滤波、多媒体解码、LVDS TX 等处理后送到屏和伴音功放。该芯片也包括 OSD 显示、MCU 控制功能。采用 256 个引脚，应用在长虹（LS20 机心）、创维（8M69 机心）、海尔等液晶电视上作为主处理芯片

（续）

引脚号	引脚符号	引 脚 功 能	备　注
168	DQS	数据选通	
169	AVDD DDR	DDR 电源（2.5V）	
170	MDATA	DRAM 存储器数据总线	
171	MDATA	DRAM 存储器数据总线	
172	GND	地	
173	MDATA	DRAM 存储器数据总线	
174	MDATA	DRAM 存储器数据总线	
175	MDATA	DRAM 存储器数据总线	
176	MDATA	DRAM 存储器数据总线	
177	DQM	数据屏蔽（低字节，高电平有效）	
178	MDATA	DRAM 存储器数据总线	
179	MDATA	DRAM 存储器数据总线	
180	AVDD DDR	DDR 电源（2.5V）	
181	MDATA	DRAM 存储器数据总线	
182	MDATA	DRAM 存储器数据总线	
183	MDATA	DRAM 存储器数据总线	
184	MDATA	DRAM 存储器数据总线	
185	MDATA	DRAM 存储器数据总线	
186	MDATA	DRAM 存储器数据总线	
187	GND	地	
188	DQM	数据屏蔽（低字节，高电平有效）	该集成电路为信号处理芯片，对各接口信号进行处理，如 ADC、Video、Decoder、Scaler、Audio ADC、Audio DSP、3D 梳状滤波、多媒体解码、LVDS TX 等处理后送到屏和伴音功放。该芯片也包括 OSD 显示、MCU 控制功能。采用 256 个引脚，应用在长虹（LS20 机心）、创维（8M69 机心）、海尔等液晶电视上作为主处理芯片
189	MDATA	DRAM 存储器数据总线	
190	MDATA	DRAM 存储器数据总线	
191	AVDD DDR	DDR 电源（2.5V）	
192	DQS	数据选通	
193	GND	地	
194	VDDC	数据核心电源（1.2V）	
195	GPIO13/UART_RX1	通用输入与输出端/UART 异步接收	
196	MVREF	参考电压（为 DDR SDRAM 接口）	
197	MCLKZ	DRAM 存储器负差分时钟	
198	MCLK	DRAM 存储器正差分时钟	
199	MCLKE	DRAM 存储器时钟使能	
200	AVDD MEMPLL	PLL 电源（3.3V）	
201	MACR	DRAM 存储器地址	
202	MACR	DRAM 存储器地址	
203	MACR	DRAM 存储器地址	
204	MACR	DRAM 存储器地址	
205	MACR	DRAM 存储器地址	
206	MACR	DRAM 存储器地址	
207	MACR	DRAM 存储器地址	
208	AVDD DDR	DDR 电源（2.5V）	
209	MACR	DRAM 存储器地址	
210	MACR	DRAM 存储器地址	
211	MACR	DRAM 存储器地址	
212	MACR	DRAM 存储器地址	
213	MACR	DRAM 存储器地址	
214	MACR	DRAM 存储器地址	
215	BADR	DRAM 存储器栈地址	
216	BADR	DRAM 存储器栈地址	
217	WEZ	写使能（低态有效）	
218	RASZ	行地址选通（低态有效）	
219	CASZ	列地址选通（低态有效）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
220	DQS	数据选通	该集成电路为信号处理芯片，对各接口信号进行处理，如 ADC、Video、Decoder、Scaler、Audio ADC、Audio DSP、3D 梳状滤波、多媒体解码、LVDS TX 等处理后送到屏和伴音功放。该芯片也包括 OSD 显示、MCU 控制功能。采用 256 个引脚，应用在长虹（LS20 机心）、创维（8M69 机心）、海尔等液晶电视上作为主处理芯片
221	AVDD DDR	DDR 电源（2.5V）	
222	MDATA	DRAM 存储器数据总线	
223	MDATA	DRAM 存储器数据总线	
224	GND	地	
225	MDATA	DRAM 存储器数据总线	
226	MDATA	DRAM 存储器数据总线	
227	MDATA	DRAM 存储器数据总线	
228	MDATA	DRAM 存储器数据总线	
229	VDDC	数据核心电源（1.2V）	
230	DQM	数据屏蔽（低字节，高电平有效）	
231	MDATA	DRAM 存储器数据总线	
232	MDATA	DRAM 存储器数据总线	
233	AVDD DDR	DDR 电源（2.5V）	
234	MDATA	DRAM 存储器数据总线	
235	MDATA	DRAM 存储器数据总线	
236	MDATA	DRAM 存储器数据总线	
237	MDATA	DRAM 存储器数据总线	
238	MDATA	DRAM 存储器数据总线	
239	MDATA	DRAM 存储器数据总线	
240	GND	地	
241	DQM	数据屏蔽（低字节，高电平有效）	
242	MDATA	DRAM 存储器数据总线	
243	MDATA	DRAM 存储器数据总线	
244	AVDD DDR	DDR 电源（2.5V）	
245	DQS	数据选通	
246	AVDD_DVI	DVI 电源（1.2V）	
247	USB_REXT	USB 外部电阻	
248	AVDD_USB	USB 电源（3.3V）	
249	USB_DM	USB 反相数据输入与输出	
250	USB_DP	USB 非反相数据输入与输出	
251	GND	地	
252	XOUT	晶体振荡器输出	
253	XIN	晶体振荡器输入	
254	AVDD MPLL	MPLL 电源（3.3V）	
255	PWM2	脉冲宽度调制输出	
256	GND	地	

（458）MST6X89BL

引脚号	引脚符号	引 脚 功 能	备　注
1	RXB1N	负 DVI/HDMI 输入（为 B 线数据通道 1）	该集成电路是数字处理电视控制器，应用电路见附图 2-389（以应用在海信 TLM46V69 液晶电视上为例）
2	RXB1P	正 DVI/HDMI 输入（为 B 线数据通道 1）	
3	GND	地	
4	RXB2N	负 DVI/HDMI 输入（为 B 线数据通道 2）	
5	RXB2P	正 DVI/HDMI 输入（为 B 线数据通道 2）	
6	HPLUGB	热插拔控制（为 DVI/HDMI 端口 B）	
7	DDCDB_DA	DVI/HDMI 端口 B 的 DDC 数据	
8	DDCDB_CK	DVI/HDMI 端口 B 的 DDC 时钟	
9	RXACKN	负 DVI/HDMI 输入（为 A 线时钟通道）	
10	RXACKP	正 DVI/HDMI 输入（为 A 线时钟通道）	
11	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
12	RXA0N	负 DVI/HDMI 输入（为 A 线数据通道 0）	
13	RXA0P	正 DVI/HDMI 输入（为 A 线数据通道 0）	
14	AVDD_DVI	电源	
15	RXA1N	负 DVI/HDMI 输入（为 A 线数据通道 1）	
16	RXA1P	正 DVI/HDMI 输入（为 A 线数据通道 1）	
17	GND	地	
18	RXA2N	负 DVI/HDMI 输入（为 A 线数据通道 2）	
19	RXA2P	正 DVI/HDMI 输入（为 A 线数据通道 2）	
20	HPLUGA	热插拔控制（为 DVI/HDMI 端口 A）	
21	REXT	外接电阻	
22	DDCDA_DA	DVI/HDMI 端口 A 的 DDC 数据	
23	DDCDA_CK	DVI/HDMI 端口 A 的 DDC 时钟	
24	HSYNC1	行同步信号	
25	VSYNC1	场同步信号	
26	VCLAMP	CVBS/YC 模式钳位电压旁路	
27	REFP	参考信号（正）	
28	REFM	参考信号（负）	
29	BIN1P	通道 1 模拟蓝基色输入（正）	
30	SOGIN1	通道 1 同步绿色输入	
31	GIN1P	通道 1 模拟绿基色输入（正）	
32	RIN1P	通道 1 模拟红基色输入（正）	
33	VCOM3	输入基准地	
34	BIN0P	通道 0 模拟蓝基色输入（正）	该集成电路是数字处理电视控制器，应用电路见附图 2-389（以应用在海信 TLM46V69 液晶电视上为例）
35	VCOM2	输入基准地	
36	GIN0P	通道 0 模拟绿基色输入（正）	
37	SOGIN0	通道 0 同步绿色输入	
38	RIN0P	通道 0 模拟红基色输入（正）	
39	AVDD_ADC	电源	
40	GND	地	
41	HSYNC0	行同步信号	
42	VSYNC0	场同步信号	
43	VSYNC2	场同步信号	
44	BIN2P	通道 2 模拟蓝基色输入（正）	
45	SOGIN2	通道 2 同步绿色输入	
46	GIN2P	通道 2 模拟绿基色输入（正）	
47	RIN2P	通道 2 模拟红基色输入（正）	
48	C1	色度信号输入	
49	Y1	亮度信号输入	
50	C0	色度信号输入	
51	Y0	亮度信号输入	
52	CVBS3	CVBS 输入	
53	CVBS2	CVBS 输入	
54	CVBS1	CVBS 输入	
55	VCOM1	输入基准地	
56	CVBS0	CVBS 输入	
57	VCOM0	输入基准地	
58	AVDD_ADC	电源	
59	CVBSOUT1	CVBS 输出	
60	CVBSOUT0	CVBS 输出	
61	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
62	SIF0P	0 通道伴音中频输入（正）	
63	AVDD_SIF	电源	
64	SIF1P	1 通道伴音中频输入（正）	
65	SIFM	通道伴音中频输入（负）	
66	GND	地	
67	AUVRADN	音频 ADC 负基准地	
68	AUVRADP	音频 ADC 正基准地	
69	AUVREF	音频公共模式基准电压	
70	AVDD_AU	电源	
71	AUL0	0 通道左声道音频线性输入	
72	AUR0	0 通道右声道音频线性输入	
73	AUL1	1 通道左声道音频线性输入	
74	AUR1	1 通道右声道音频线性输入	
75	AUCOM	音频线性输入基准地	
76	AUL2	2 通道左声道音频线性输入	
77	AUR2	2 通道右声道音频线性输入	
78	AUL3	3 通道左声道音频线性输入	
79	AUR3	3 通道右声道音频线性输入	
80	AUMONO	单声道音频线性输入	
81	AUOUTL3	左声道主音频输出	
82	AUOUTR3	右声道主音频输出	
83	AUOUTL2	左声道主音频输出	
84	AUOUTR2	右声道主音频输出	该集成电路是数字处理电视控制器，应用电路见附图 2-389（以应用在海信 TLM46V69 液晶电视上为例）
85	AUOUTL1	左声道主音频输出	
86	AUOUTR1	右声道主音频输出	
87	AUOUTL0	左声道主音频输出	
88	AUOUTR0	右声道主音频输出	
89	GPIOF[0]	通用输入与输出	
90	GPIOF[1]	通用输入与输出	
91	GPIOF[2]	通用输入与输出	
92	GPIOF[3]	通用输入与输出	
93	GPIOF[4]	通用输入与输出	
94	GPIOF[5]	通用输入与输出	
95	GPIOF[6]	通用输入与输出	
96	GPIOF[7]	通用输入与输出	
97	GPIOF[8]	通用输入与输出	
98	GPIOF[9]	通用输入与输出	
99	VDDP	电源	
100	GND	地	
101	VDDC	电源	
102	DQS[1]	数据选通	
103	MDATA[15]	DRAM 存储器数据总线	
104	MDATA[14]	DRAM 存储器数据总线	
105	GND	地	
106	MDATA[13]	DRAM 存储器数据总线	
107	MDATA[12]	DRAM 存储器数据总线	
108	VDDM	电源	
109	MDATA[11]	DRAM 存储器数据总线	
110	MDATA[10]	DRAM 存储器数据总线	
111	MDATA[9]	DRAM 存储器数据总线	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
112	MDATA[8]	DRAM 存储器数据总线	
113	GND	地	
114	VDDM	电源	
115	MDATA[7]	DRAM 存储器数据总线	
116	MDATA[6]	DRAM 存储器数据总线	
117	MDATA[5]	DRAM 存储器数据总线	
118	MDATA[4]	DRAM 存储器数据总线	
119	VDDM	电源	
120	MDATA[3]	DRAM 存储器数据总线	
121	MDATA[2]	DRAM 存储器数据总线	
122	MDATA[1]	DRAM 存储器数据总线	
123	MDATA[0]	DRAM 存储器数据总线	
124	DQS[0]	数据选通	
125	LDQM	数据掩膜使能（低字节）	
126	UDQM	数据掩膜使能（高低节）	
127	MVREF	DDR SDRAM 界面基准电压	
128	MCLKE	DRAM 存储器时钟使能	
129	MCLKZ	DRAM 存储器时钟补充	
130	MCLK	DRAM 存储器时钟	
131	BARD[1]	DRAM 存储器栈地址	
132	BARD[0]	DRAM 存储器栈地址	
133	RASZ	行地址选通（低态有效）	
134	GND	地	该集成电路是数字处理电视控制器，应用电路见附图 2-389（以应用在海信 TLM46V69 液晶电视上为例）
135	VDDM	电源	
136	AVDD_MEMPLL	电源	
137	CASZ	列地址选通（低态有效）	
138	WEZ	写使能（低电平有效）	
139	MADR[0]	DRAM 存储器地址信号	
140	MADR[1]	DRAM 存储器地址信号	
141	MADR[2]	DRAM 存储器地址信号	
142	MADR[3]	DRAM 存储器地址信号	
143	MADR[4]	DRAM 存储器地址信号	
144	MADR[5]	DRAM 存储器地址信号	
145	MADR[6]	DRAM 存储器地址信号	
146	MADR[7]	DRAM 存储器地址信号	
147	VDDM	电源	
148	GND	地	
149	VDDC	电源	
150	MADR[8]	DRAM 存储器地址信号	
151	MADR[9]	DRAM 存储器地址信号	
152	MADR[10]	DRAM 存储器地址信号	
153	MADR[11]	DRAM 存储器地址信号	
154	AD[0]	总线，通用输入与输出口	
155	AD[1]	总线，通用输入与输出口	
156	AD[2]	总线，通用输入与输出口	
157	AD[3]	总线，通用输入与输出口	
158	AD[4]	总线，通用输入与输出口	
159	AD[5]	总线，通用输入与输出口	
160	AD[6]	总线，通用输入与输出口	
161	AD[7]	总线，通用输入与输出口	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
162	WRZ	MCU 总线并行接口写控制输入	
163	RDZ	MCU 总线并行接口读控制输入	
164	ALE	MCU 总线地址锁存使能	
165	VDDP	电源	
166	GND	地	
167	SCK	SPI 闪存串行时钟	
168	SDI	SPI 闪存串行数据输入	
169	SCZ	SPI 闪存芯片选择	
170	SDO	SPI 闪存串行数据输出	
171	SAR0	SAR 低速 ADC 输入	
172	SAR1	SAR 低速 ADC 输入	
173	SAR2	SAR 低速 ADC 输入	
174	SAR3	SAR 低速 ADC 输入	
175	PWM0/MCUCFG0	脉冲宽度调制输出/MCU 配置编程	
176	PWM1/MCUCFG1	脉冲宽度调制输出/MCU 配置编程	
177	DDCR_DA	ROM DDC 数据	
178	DDCR_CK	ROM DDC 时钟	
179	DDCA_DA	模拟端口 DDC 数据	
180	DDCA_CK	模拟端口 DDC 时钟	
181	INT	中断信号	
182	IRIN	遥控接收输入	
183	VDDP	电源	该集成电路是数字处理电视控制器，应用电路见附图 2-389（以应用在海信 TLM46V69 液晶电视上为例）
184	GND	地	
185	VDDC	电源	
186	GPIOB[4]/UART1_RX	通用输入与输出/异步接收信号	
187	OTG_VBUS	USB BUS 总线电源	
188	USB_DM	USB 反相数据输入与输出	
189	USB_DP	USB 非反相数据输入与输出	
190	OTG_CID	USB 识别码	
191	PWM2/MCUCFG2	脉冲宽度调制输出/MCU 配置编程	
192	PWM3/MCUCFG3	脉冲宽度调制输出/MCU 配置编程	
193	VDDC	电源	
194	VDDP	电源	
195	LVA4P/NC	LVDS A 线通道 4 正数据输出/空脚	
196	LVA4M/NC	LVDS A 线通道 4 负数据输出/空脚	
197	LVA3P	LVDS A 线通道 3 正数据输出	
198	LVA3M	LVDS A 线通道 3 负数据输出	
199	LVACKP	LVDS A 线正时钟输出	
200	LVACKM	LVDS A 线负时钟输出	
201	LVA2P	LVDS A 线通道 2 正数据输出	
202	LVA2M	LVDS A 线通道 2 负数据输出	
203	LVA1P	LVDS A 线通道 1 正数据输出	
204	LVA1M	LVDS A 线通道 1 负数据输出	
205	LVA0P	LVDS A 线通道 0 正数据输出	
206	LVA0M	LVDS A 线通道 0 负数据输出	
207	VDDP	电源	
208	GND	地	
209	LVB4P/NC	LVDS B 线通道 4 正数据输出/空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
210	LVB4M/NC	LVDS B 线通道 4 负数据输出/空脚	
211	LVB3P	LVDS B 线通道 3 正数据输出	
212	LVB3M	LVDS B 线通道 3 负数据输出	
213	LVBCKP	LVDS B 线正时钟输出	
214	LVBCKM	LVDS B 线负时钟输出	
215	LVB2P	LVDS B 线通道 2 正数据输出	
216	LVB2M	LVDS B 线通道 2 负数据输出	
217	LVB1P	LVDS B 线通道 1 正数据输出	
218	LVB1M	LVDS B 线通道 1 负数据输出	
219	LVB0P	LVDS B 线通道 0 正数据输出	
220	LVB0M	LVDS B 线通道 0 负数据输出	
221	VDDP	电源	
222	GND	地	
223	LCK/GPIOE[3]	TTL 输出时钟信号/通用输入与输出	
224	LDE/GPIOE[2]	TTL 数据使能输出/通用输入与输出	
225	LHSYNC/GPIOE[1]	场同步信号/通用输入与输出	
226	LVSYNC/GPIOE[0]	行同步信号/通用输入与输出	
227	ICLK	数字输入时钟	
228	IDE	数据输入使能	
229	IHSYNC	数据输入行同步	
230	IVSYNC	数据输入场同步	
231	DI[0]	视频数字输入端	该集成电路是数字处理电视控制器，应用电路见附图 2-389（以应用在海信 TLM46V69 液晶电视上为例）
232	DI[1]	视频数字输入端	
233	DI[2]	视频数字输入端	
234	DI[3]	视频数字输入端	
235	VDDP	电源	
236	DI[4]	视频数字输入端	
237	DI[5]	视频数字输入端	
238	DI[6]	视频数字输入端	
239	DI[7]	视频数字输入端	
240	VDDC	电源	
241	GND	地	
242	DI[8]	视频数字输入端	
243	DI[9]	视频数字输入端	
244	DI[10]	视频数字输入端	
245	DI[11]	视频数字输入端	
246	DI[12]	视频数字输入端	
247	DI[13]	视频数字输入端	
248	HWRESET	硬件复位	
249	XOUT	晶振输出	
250	XIN	晶振输入	
251	AVDD_MPLL	电源	
252	RXBCKN	负 DVI/HDMI 输入（为 B 线时钟通道）	
253	RXBCKP	正 DVI/HDMI 输入（为 B 线时钟通道）	
254	AVDD_DVI	电源	
255	RXB0N	负 DVI/HDMI 输入（为 B 线数据通道 0）	
256	RXB0P	正 DVI/HDMI 输入（为 B 线数据通道 0）	
257	GND	地	

（459）MST718BU

引脚号	引脚符号	引 脚 功 能	备　注
1	AVSS_ADC	地	该集成电路为数字处理TV控制器，应用于NTSC/PAL/SECAM制LCD电视或TV电视；可接收来自调谐器、DVD或者VCR的NTSC/PAL/SECAM制的复合电视广播信号（CVBS），S端子输入，以及来自全球定位系统（GPS）的RGB模拟信号输入；采用128脚PQFP封装，应用在TCL MS18机心、海尔L20A8A-A1等液晶电视上；应用电路见附图 2-390（以应用在海尔L20A8A-A1液晶电视上为例）
2	VMID	中级电压旁路	
3	VCLAMP	CVBS/YC模式钳位电压旁路	
4	VRM	负参考电压	
5	VRP	正参考电压	
6	AVDD_ADC	电源（2.5V）	
7	PRINP	HDTV模拟Pr输入（正）	
8	PRINM	HDTV模拟Pr输入（负）	
9	PBINP	HDTV模拟Pb输入（正）	
10	PBINM	HDTV模拟Pb输入（负）	
11	SOY	亮度同步信号输入	
12	YINP	HDTV模拟亮度信号输入（正）	
13	YINM	HDTV模拟亮度信号输入（负）	
14	BINP	VGA模拟蓝基色信号正输入	
15	BINM	VGA模拟蓝基色信号负输入	
16	SOG	绿色同步信号输入	
17	GINP	VGA模拟绿基色信号正输入	
18	GINM	VGA绿基色信号负输入	
19	RINP	VGA红基色信号正输入	
20	RINM	VGA红基色信号负输入	
21	AVDD_ADC	电源（2.5V）	
22	C1INP	TV S-Videol色度信号输入（正）	
23	C1INM	TV S-Videol色度信号输入（负）	
24	YS1INP	TV S-Videol亮度信号输入（正）	
25	YS1INM	TV S-Videol亮度信号输入（负）	
26	C2INP	TV S-Video2色度信号输入（正）	
27	C2INM	TV S-Video2色度信号输入（负）	
28	YS2INP	TV S-Video2亮度信号输入（正）	
29	YS2INM	TV S-Video2亮度信号输入（负）	
30	CVBS1P	TV CVBS1模拟复合视频输入（正）	
31	CVBS1M	TV CVBS1模拟复合视频输入（负）	
32	CVBS2P	TV CVBS2模拟复合视频输入（正）	
33	CVBS2M	TV CVBS2模拟复合视频输入（负）	
34	CVBSO1	TV CVBS1模拟复合视频输出	
35	AVDD_GMC	电源（5V）	
36	AVSS_PWM	地	
37	AVDD_PWM	电源（5V）	
38	PWMOUT2	脉冲宽度调制信号输出	
39	FB2	快速开关脉冲	
40	SENSE2	PWM脉冲检测信号	
41	PWMOUT1	脉冲宽度调制信号输出	
42	FB1	快速开关脉冲	
43	SENSE1	PWM脉冲检测信号	
44	PGOOD	电源检测复位	
45	GNDP	地	
46	VDDP	电源（3.3V/5V）	
47	SAR0	SAR低速ADC输入0	
48	SAR1	SAR低速ADC输入1	
49	SAR2	SAR低速ADC输入2	
50	VDDC	电源（2.5V）	
51	GNDC	地	
52	SCK	SPI接口采样时钟	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	SDI	SPI 接口数据输入	
54	SDO	SPI 接口数据输出	
55	CSN	SPI 接口芯片选择	
56	GPIO24/P4.0	通用输入与输出/输入与输出端	
57	GPIO25/P4.1	通用输入与输出/输入与输出端	
58	GPIO0/P0.0	通用输入与输出/输入与输出端	
59	GPIO1/P0.1	通用输入与输出/输入与输出端	
60	GPIO2/P0.2	通用输入与输出/输入与输出端	
61	GPIO3/P0.3	通用输入与输出/输入与输出端	
62	GPIO4/P0.4	通用输入与输出/输入与输出端	
63	GPIO5/P0.5	通用输入与输出/输入与输出端	
64	GPIO6/P0.6	通用输入与输出/输入与输出端	
65	INT	中断输入（为 IR 接收）	
66	SDA	3 线串行总线数据	
67	SCL	3 线串行总线时钟	
68	POWER_ON_RSTn/CS	上电复位/芯片选择（为 3 线串行）	
69	TESTIN	测试信号输入	
70	PWM2D	脉宽调制输出	
71	PWM1D	脉宽调制输出	
72	RESET	硬件复位（电平有效）	该集成电路为数字处理 TV 控制器，应用于 NTSC/PAL/SECAM 制 LCD 电视或 TV 电视；可接收来自调谐器、DVD 或者 VCR 的 NTSC/PAL/SECAM 制的复合电视广播信号（CVBS），S 端子输入，以及来自全球定位系统（GPS）的 RGB 模拟信号输入；采用 128 脚 PQFP 封装，应用在 TCL MS18 机心、海尔 L20A8A-A1 等液晶电视上；应用电路见附图 2-390（以应用在海尔 L20A8A-A1 液晶电视上为例）
73	OSDR/P5.0	红字符信号/输入与输出端	
74	OSDG/P5.1	绿字符信号/输入与输出端	
75	OSDB/P5.2	蓝字符信号/输入与输出端	
76	FB/P5.3	字符消隐脉冲/输入与输出端	
77	CLKO	显示时钟输出	
78	DEO	显示使能输出	
79	VSYNCO	场同步输出	
80	HSYNCO	行同步输出	
81	GNDP	地	
82	VDDP	电源（3.3V/5V）	
83	GPIO7/P0.7	通用输入与输出/输入与输出端	
84	ROUT0/LVA3P	红基色通道输出/LVDS A 通道 3 差分数据输出（正）	
85	ROUT1/LVA3M	红基色通道输出/LVDS A 通道 3 差分数据输出（负）	
86	ROUT2/LVACKP	红基色通道输出/LVDS A 通道时钟输出（正）	
87	ROUT3/LVACKM	红基色通道输出/LVDS A 通道时钟输出（负）	
88	ROUT4/LVA2P	红基色通道输出/LVDS A 通道 2 差分数据输出（正）	
89	ROUT5/LVA2M	红基色通道输出/LVDS A 通道 2 差分数据输出（负）	
90	ROUT6	红基色通道输出	
91	ROUT7	红基色通道输出	
92	GOUT0/LVA1P	绿基色通道输出/LVDS A 通道 1 差分数据输出（正）	
93	GOUT1/LVA1M	绿基色通道输出/LVDS A 通道 1 差分数据输出（负）	
94	GOUT2/LVA0P	绿基色通道输出/LVDS A 通道 0 差分数据输出（正）	
95	GOUT3/LVA0M	绿基色通道输出/LVDS A 通道 0 差分数据输出（负）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
96	GOUT4	绿基色通道输出	该集成电路为数字处理TV控制器，应用于NTSC/PAL/SECAM制LCD电视或TV电视；可接收来自调谐器、DVD或者VCR的NTSC/PAL/SECAM制的复合电视广播信号（CVBS），S端子输入，以及来自全球定位系统（GPS）的RGB模拟信号输入；采用128脚PQFP封装，应用在TCL MS18机心、海尔L20A8A-A1等液晶电视上；应用电路见附图2-390（以应用在海尔L20A8A-A1液晶电视上为例）
97	GOUT5	绿基色通道输出	
98	GOUT6/LVB3P	绿基色通道输出/LVDS B通道3差分数据输出（正）	
99	GOUT7/LVB3M	绿基色通道输出/LVDS B通道3差分数据输出（负）	
100	INTOUT	模式中断检测输出	
101	BOUT0/LVBCKP	蓝基色通道输出/LVDS B通道时钟输出（正）	
102	BOUT1/LVBCKM	蓝基色通道输出/LVDS B通道时钟输出（负）	
103	BOUT2/LVB2P	蓝基色通道输出/LVDS B通道差分数据输出（正）	
104	BOUT3/LVB2M	蓝基色通道输出/LVDS B通道差分数据输出（负）	
105	BOUT4/LVB1P	蓝基色通道输出/LVDS B通道1差分数据输出（正）	
106	BOUT5/LVB1M	蓝基色通道输出/LVDS B通道1差分数据输出（负）	
107	BOUT6/LVB0P	蓝基色通道输出/LVDS B通道0差分数据输出（正）	
108	BOUT7/LVB0M	蓝基色通道输出/LVDS B通道0差分数据输出（负）	
109	MCUSEL	嵌入式MCU选择	
110	VDDC	电源（2.5V）	
111	GNDC	地	
112	AVSS_OPLL	地	
113	AVDD_OPLL	电源（2.5V）	
114	AVSS_CDAC	地	
115	CVBSO2	复合视频信号输出	
116	VREXT_CDAC	基准电流发生器（820Ω到地）	
117	AVDD_CDAC	电源（5V）	
118	AVDD_XTAL	电源（5V）	
119	AVSS_XTAL	地	
120	XTALOUT	晶振输出	
121	XTALIN	晶振输入	
122	VSYNCIN2	场同步信号输入	
123	HSYNCIN2	行同步信号输入	
124	VSYNCIN1	场同步信号输入	
125	HSYNCIN1	行同步信号输入	
126	AVSS_FSCPLL	地	
127	AVDD_MPLL	电源（2.5V）	
128	AVSS_MPLL	地	

（460）MST9883C

引脚号	引脚符号	引 脚 功 能	备　注
1	GND	地	1. 封装：采用80个脚LQFP封装结构 2. 用途：MST9883集成电路是MSTAR公司专为平板显示器前端接口设计的模-数变换电路。内置3通道8bit 110MHz采样频率的ADC电路，并具有同步信号处理电路、时钟信号发生器电路、I^2C总线接口电路等功能电路 3. 应用领域：应用在LG RT－30LZ50液晶电视、创维6D96机心等 4. 关键参数：单一+3.3V直流供电
2	GRN－7	绿色数据	
3	GRN－6	绿色数据	
4	GRN－5	绿色数据	
5	GRN－4	绿色数据	
6	GRN－3	绿色数据	
7	GRN－2	绿色数据	
8	GRN－1	绿色数据	
9	GRN－0	绿色数据	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
10	GND	地	
11	VDD	电源	
12	BLUE－7	蓝色数据	
13	BLUE－6	蓝色数据	
14	BLUE－5	蓝色数据	
15	BLUE－4	蓝色数据	
16	BLUE－3	蓝色数据	
17	BLUE－2	蓝色数据	
18	BLUE－1	蓝色数据	
19	BLUE－0	蓝色数据	
20	GND	地	
21	GND	地	
22	VDD	电源	
23	VDD	电源	
24	GND	地	
25	GND	地	
26	VD	数字电源	
27	VD	数字电源	
28	GND	地	
29	COAST	锁相环信号输入	
30	HSYNC	行同步信号	
31	VSYNC	场同步信号	
32	GND	地	1. 封装：采用 80 个脚 LQFP 封装结构 2. 用途：MST9883 集成电路是 MSTAR 公司专为平板显示器前端接口设计的模-数变换电路。内置 3 通道 8bit 110MHz 采样频率的 ADC 电路，并具有同步信号处理电路、时钟信号发生器电路、I^2C 总线接口电路等功能电路 3. 应用领域：应用在 LG RT－30LZ50 液晶电视、创维 6D96 机心等 4. 关键参数：单一+3.3V 直流供电
33	FILT	外接锁相环滤波	
34	PVD	锁相环数字电源	
35	PVD	锁相环数字电源	
36	GND	地	
37	MIDSCV	内部旁路中值电压	
38	CLAMP	钳位输入	
39	VD	数字电源	
40	GND	地	
41	GND	地	
42	VD	电源电压	
43	BAIN	偏压	
44	GND	地	
45	VD	数字电源	
46	VD	数字电源	
47	GND	地	
48	GAIN	增益	
49	SOGIN	绿同步输入	
50	GND	地	
51	VD	电源电压	
52	VD	电源电压	
53	GND	地	
54	RAIN	红基色模拟信号输入	
55	A0	地址	
56	SCL	时钟信号	
57	SDA	数据信号	
58	REF－BYPASS	内部旁路基准电压	
59	VD	数字电源	
60	GND	地	
61	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
62	VD	电源电压	1. 封装：采用 80 个脚 LQFP 封装结构 2. 用途：MST9883 集成电路是 MSTAR 公司专为平板显示器前端接口设计的模-数变换电路。内置 3 通道 8bit 110MHz 采样频率的 ADC 电路，并具有同步信号处理电路、时钟信号发生器电路、I^2C 总线接口电路等功能电路 3. 应用领域：应用在 LG RT－30LZ50 液晶电视、创维 6D96 机心等 4. 关键参数：单一+3.3V 直流供电
63	GND	地	
64	VSOUT	行同步时钟输出	
65	SOGOUT	绿限幅器同步输出	
66	HSOUT	行同步时钟输出	
67	DATACLK	数据时钟	
68	GND	地	
69	VDD	电源	
70	RED－7	红色数据	
71	RED－6	红色数据	
72	RED－5	红色数据	
73	RED－4	红色数据	
74	RED－3	红色数据	
75	RED－2	红色数据	
76	RED－1	红色数据	
77	RED－0	红色数据	
78	VDD	电源	
79	VDD	电源	
80	GND	地	

（461）MST9885B

引脚号	引脚符号	引 脚 功 能	备　　注
1、10、20、21、24、25、28、32、36、40、41、44、47、50、53、60、61、63、68、80	GND	地	MST9885B 为模-数转换器，采用 80 脚 LQFP 封装，应用在长虹 CHD-TM201B3 液晶电视上
26、27、39、42、45、46、51、52、59、62	AVDD	模拟电源	
11、22、23、69、78、79	V33	输出端口工作电源	
12～19	BLUE0～BLUE7	数字蓝基色信号输出	
2～9	GREEN0～GREEN7	数字绿基色信号输出	
29	COAST	锁相控制脉冲输入	
30	HSYNC	模拟行同步信号输入	
31	VSYNC	模拟场同步信号输入	
33	FILT	锁相环外接滤波器	
34、35	PVDD	锁相环工作电压	
37	MIDSCV	R、G、B 钳位参考电位	
38	CLAMP	外部钳位信号	
43	BAIN	模拟蓝基色信号输入	
48	GAIN	模拟绿基色信号输入	
49	SOGIN	模拟绿基色同步信号输入	
54	RAIN	模拟红基色信号输入	
55	A0	地址串行输入	
56	SCL	I^2C 总线时钟线	
57	SDA	I^2C 总线数据线	
58	REFBYP	内部参考电位	
64	VSOUT	数字场同步信号输出	
65	SOGOUT	绿基色限幅的同步信号	
66	HSOUT	数字行同步信号输出	
67	DATACK	像素时钟	
70～77	RED0～RED7	数字红基色信号输出	

（462）MST99981CLD-LF-1

引脚号	引脚符号	引 脚 功 能	备　注
1	RXB1N	DVI/HDMI 信号负数据 B 输入通道 1	
2	RXB1P	DVI/HDMI 信号正数据 B 输入通道 1	
3	GND	地	
4	RXB2N	DVI/HDMI 信号负数据 B 输入通道 2	
5	RXB2P	DVI/HDMI 信号正数据 B 输入通道 2	
6	HPLUGB	B 连接热插检测输入	
7	DDCDB_DA	DDC 数据 B 模拟端口	
8	DDCDB_CK	DDC 时钟 B 模拟端口	
9	RXACKN	DVI/HDMI 负时钟信号 A 输入	
10	RXACKP	DVI/HDMI 正时钟信号 A 输入	
11	GND	地	
12	RXA0N	DVI/HDMI 信号负数据 A 输入通道 0	
13	RXA0P	DVI/HDMI 信号正数据 A 输入通道 0	
14	AVDD_33	电源（3.3V）	
15	RXA1N	DVI/HDMI 信号负数据 A 输入通道 1	
16	RXA1P	DVI/HDMI 信号正数据 A 输入通道 1	
17	GND	地	
18	RXA2N	DVI/HDMI 信号负数据 A 输入通道 2	
19	RXA2P	DVI/HDMI 信号正数据 A 输入通道 2	
20	HPLUGA	A 连接热插检测输入	
21	REXT	连接外部电阻	
22	DDCDA_DA	DDC 数据 A 模拟端口	
23	DDCDA_CK	DDC 时钟 A 模拟端口	
24	HSYNC1	行同步消隐信号	
25	VSYNC1	场同步消隐信号	
26	VCLAMP	CVBS/YC 信号旁路电压	该集成电路应用在长虹 LT52510F 液晶电视上作为主控芯片
27	REFP	内部 ADC 耦合控制	
28	REFM	内部 ADC 引导控制	
29	BIN1P	模拟蓝基色输入通道 1（正）	
30	SOGIN1	绿基色消隐信号输入通道 1	
31	GIN1P	模拟绿基色输入通道 1（正）	
32	RIN1P	模拟红基色输入通道 1（正）	
33	VCOM3	CVBS 视频输入参考地	
34	BIN0P	模拟蓝基色输入通道 0（正）	
35	VCOM2	CVBS 视频输入参考地	
36	GIN0P	模拟绿基色输入通道 0（正）	
37	SOGIN0	绿基色消隐信号输入通道 0	
38	RIN0P	模拟红基色输入通道 0（正）	
39	AVDD_33	电源（3.3V）	
40	GND	地	
41	HSYNC0	行同步消隐信号	
42	VSYNC0	场同步消隐信号	
43	VSYNC2	场同步消隐信号	
44	BIN2P	模拟蓝基色输入通道 2（正）	
45	SOGIN2	绿基色消隐信号输入通道 2	
46	GIN2P	模拟绿基色输入通道 2（正）	
47	RIN2P	模拟红基色输入通道 2（正）	
48	C1	色度信号输入	
49	Y1	亮度信号输入	
50	C0	色度信号输入	
51	Y0	亮度信号输入	
52	CVBS3	CVBS 视频信号输入通道 3	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	CVBS2	CVBS 视频信号输入通道 2	该集成电路应用在长虹 LT52510F 液晶电视上作为主控芯片
54	CVBS1	CVBS 视频信号输入通道 1	
55	VCOM1	CVBS 视频信号输入参考地	
56	CVBS0	CVBS 视频信号输入通道 0	
57	VCOM0	CVBS 视频信号输入参考地	
58	AVDD_33	电源（3.3V）	
59	CVBSOUT1	CVBS 视频信号输出通道 1	
60	CVBSOUT0	CVBS 视频信号输出通道 0	
61	GND	地	
62	SIF0P	伴音中频信号输入 0（正）	
63	AVDD_SIF	电源	
64	SIF1P	伴音中频信号输入 1（正）	
65	SIFM	伴音中频信号输入（负）	
66	GND	地	
67	AUVRADN	参考电压与音频 ADC（负）	
68	AUVRADP	参考电压与音频 ADC（正）	
69	AUVREF	音频模式的参考电压	
70	AVDD_AU	电源	
71	AUL0	音频左声道模拟输出通道 0	
72	AUR0	音频右声道模拟输出通道 0	
73	AUL1	音频左声道模拟输出通道 1	
74	AUR1	音频右声道模拟输出通道 1	
75	AUCOM	音频模拟信号参考地	
76	AUL2	音频左声道模拟输出通道 2	
77	AUR2	音频右声道模拟输出通道 2	
78	AUL3	音频左声道模拟输出通道 3	
79	AUR3	音频右声道模拟输出通道 3	
80	AUMONO	单声道音频线性输入	
81	AUOUTL3	音频左声道模拟输出通道 3	
82	AUOUTR3	音频右声道模拟输出通道 3	
83	AUOUTL2	音频左声道模拟输出通道 2	
84	AUOUTR2	音频右声道模拟输出通道 2	
85	AUOUTL1	音频左声道模拟输出通道 1	
86	AUOUTR1	音频右声道模拟输出通道 1	
87	AUOUTL0	音频左声道模拟输出通道 0	
88	AUOUTR0	音频右声道模拟输出通道 0	
89	GPIOF[0]	普通用途输入与输出	
90	GPIOF[1]	普通用途输入与输出	
91	GPIOF[2]	普通用途输入与输出	
92	GPIOF[3]	普通用途输入与输出	
93	GPIOF[4]	普通用途输入与输出	
94	GPIOF[5]	普通用途输入与输出	
95	GPIOF[6]	普通用途输入与输出	
96	GPIOF[7]	普通用途输入与输出	
97	GPIOF[8]	普通用途输入与输出	
98	GPIOF[9]	普通用途输入与输出	
99	VDDP	电源（3.3V）	
100	GND	地	
101	VDDC	电源（1.2V）	
102	DQS[1]	数据选通	
103	MDATA[15]	DRAM 存储器数据总线	
104	MDATA[14]	DRAM 存储器数据总线	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
105	GND	地	该集成电路应用在长虹LT52510F液晶电视上作为主控芯片
106	MDATA[13]	DRAM 存储器数据总线	
107	MDATA[12]	DRAM 存储器数据总线	
108	VDDM	电源	
109	MDATA[11]	DRAM 存储器数据总线	
110	MDATA[10]	DRAM 存储器数据总线	
111	MDATA[9]	DRAM 存储器数据总线	
112	MDATA[8]	DRAM 存储器数据总线	
113	GND	地	
114	VDDM	电源	
115	MDATA[7]	DRAM 存储器数据总线	
116	MDATA[6]	DRAM 存储器数据总线	
117	MDATA[5]	DRAM 存储器数据总线	
118	MDATA[4]	DRAM 存储器数据总线	
119	VDDM	电源	
120	MDATA[3]	DRAM 存储器数据总线	
121	MDATA[2]	DRAM 存储器数据总线	
122	MDATA[1]	DRAM 存储器数据总线	
123	MDATA[0]	DRAM 存储器数据总线	
124	DQS[0]	数据选通	
125	LDQM	数据输入/输出掩膜（低字节）	
126	UDQM	数据输入/输出掩膜（高字节）	
127	MVREF	DDR SDRAM 界面基准电压	
128	MCLKE	DRAM 存储器时钟使能	
129	MCLKZ	DRAM 存储器时钟补充	
130	MCLK	DRAM 存储器时钟	
131	BADR[1]	DRAM 存储器层地址	
132	BADR[0]	DRAM 存储器层地址	
133	RASZ	行地址选通，低电平有效	
134	GND	地	
135	VDDM	电源	
136	AVDD_MEMPLL	电源	
137	CASZ	列地址选通，低电平有效	
138	WEZ	写使能，低电平有效	
139	MADR[0]	DRAM 存储器地址	
140	MADR[1]	DRAM 存储器地址	
141	MADR[2]	DRAM 存储器地址	
142	MADR[3]	DRAM 存储器地址	
143	MADR[4]	DRAM 存储器地址	
144	MADR[5]	DRAM 存储器地址	
145	MADR[6]	DRAM 存储器地址	
146	MADR[7]	DRAM 存储器地址	
147	VDDM	电源	
148	GND	地	
149	VDDC	电源（1.2V）	
150	MADR[8]	DRAM 存储器地址	
151	MADR[9]	DRAM 存储器地址	
152	MADR[10]	DRAM 存储器地址	
153	MADR[11]	DRAM 存储器地址	
154	AD[0]	8051 总线，通用输入输出口	
155	AD[1]	8051 总线，通用输入输出口	
156	AD[2]	8051 总线，通用输入输出口	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
157	AD[3]	8051 总线，通用输入输出口	该集成电路应用在长虹LT52510F液晶电视上作为主控芯片
158	AD[4]	8051 总线，通用输入输出口	
159	AD[5]	8051 总线，通用输入输出口	
160	AD[6]	8051 总线，通用输入输出口	
161	AD[7]	8051 总线，通用输入输出口	
162	WRZ	MCU 总线 WDZ，通用输入输出口	
163	RDZ	MCU 总线 RDZ，通用输入输出口	
164	ALE	MCU 总线 ALE，通用输入输出口	
165	VDDP	电源（3.3V）	
166	GND	地	
167	SCK	SPI 串行 Flash 总线时钟	
168	SDI	SPI 串行 Flash 总线数据输入	
169	SCZ	SPI 串行 Flash 总线芯片使能	
170	SDO	SPI 串行 Flash 总线数据输出	
171	SAR0	SAR 低速 ADC 输入	
172	SAR1	SAR 低速 ADC 输入	
173	SAR2	SAR 低速 ADC 输入	
174	SAR3	SAR 低速 ADC 输入	
175	PWM0/MCUCFG0	脉冲宽度调制输出 0/MCU 配置寄存器	
176	PWM1/MCUCFG1	脉冲宽度调制输出 1/MCU 配置寄存器	
177	DDCR_DA	ROM DDC 数据	
178	DDCR_CK	ROM DDC 时钟	
179	DDCA_DA	模拟端口 DDC 数据	
180	DDCA_CK	模拟端口 DDC 时钟	
181	INT	MCU 总线中断，通用输入输出口	
182	IRIN	遥控接收输入	
183	VDDP	电源（3.3V）	
184	GND	地	
185	VDDC	电源（1.2V）	
186	GPIOB[6]	通用输入输出口	
187	OTG_VBUS	USB BUS 总线电源	
188	OTG_DM	USB 差分数据（负）	
189	OTG_DP	USB 差分数据（正）	
190	OTG_CID	USB 识别码	
191	PWM2/MCUCFG2	脉冲宽度调制/MCU 配置寄存器	
192	PWM3/MCUCFG3	脉冲宽度调制/MCU 配置寄存器	
193	VDDC	电源（1.2V）	
194	VDDP	电源（3.3V）	
195	LVA4P	LVDS A 线 4 通道正数据输出	
196	LVA4M	LVDS A 线 4 通道负数据输出	
197	LVA3P	LVDS A 线 3 通道正数据输出	
198	LVA3M	LVDS A 线 3 通道负数据输出	
199	LVACKP	LVDS A 线正时钟输出	
200	LVACKM	LVDS A 线负时钟输出	
201	LVA2P	LVDS A 线 2 通道正数据输出	
202	LVA2M	LVDS A 线 2 通道负数据输出	
203	LVA1P	LVDS A 线 1 通道正数据输出	
204	LVA1M	LVDS A 线 1 通道负数据输出	
205	LVA0P	LVDS A 线 0 通道正数据输出	
206	LVA0M	LVDS A 线 0 通道负数据输出	
207	VDDP	电源（3.3V）	
208	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
209	LVB4P	LVDS B 线 4 通道正数据输出	
210	LVB4M	LVDS B 线 4 通道负数据输出	
211	LVB3P	LVDS B 线 3 通道正数据输出	
212	LVB3M	LVDS B 线 3 通道负数据输出	
213	LVBCKP	LVDS B 线正时钟输出	
214	LVBCKM	LVDS B 线负时钟输出	
215	LVB2P	LVDS B 线 2 通道正数据输出	
216	LVB2M	LVDS B 线 2 通道负数据输出	
217	LVB1P	LVDS B 线 1 通道正数据输出	
218	LVB1M	LVDS B 线 1 通道负数据输出	
219	LVB0P	LVDS B 线 0 通道正数据输出	
220	LVB0M	LVDS B 线 0 通道负数据输出	
221	VDDP	电源（3.3V）	
222	GND	地	
223	LCK/GPIOE[3]	TTL 输出时钟/通用输入输出口[3]	
224	LED/GPIOE[2]	TTL 数据使能输出/通用输入输出口[2]	
225	LHSYNC/GPIOE[1]	TTL 行同步输出/通用输入输出口[1]	
226	LVSYNC/GPIOE[0]	TTL 场同步输出/通用输入输出口[0]	
227	ICLK	数字输入时钟	
228	IDE	数据输入使能	
229	IHSYNC	数据输入行同步	
230	IVSYNC	数据输入场同步	
231	DI[0]	视频数字输入端口	该集成电路应用在长虹 LT52510F 液晶电视上作为主控芯片
232	DI[1]	视频数字输入端口	
233	DI[2]	视频数字输入端口	
234	DI[3]	视频数字输入端口	
235	VDDP	电源（3.3V）	
236	DI[4]	视频数字输入端口	
237	DI[5]	视频数字输入端口	
238	DI[6]	视频数字输入端口	
239	DI[7]	视频数字输入端口	
240	VDDC	电源（1.2V）	
241	GND	地	
242	DI[8]	视频数字输入端口	
243	DI[9]	视频数字输入端口	
244	DI[10]	视频数字输入端口	
245	DI[11]	视频数字输入端口	
246	DI[12]	视频数字输入端口	
247	DI[13]	视频数字输入端口	
248	HWRESET	硬件复位，高电平有效	
249	XOUT	晶振输出	
250	XIN	晶振输入	
251	AVDD_MPLL	电源	
252	RXBCKN	DVI/HDMI 负时钟信号 B 输入	
253	RXBCKP	DVI/HDMI 正时钟信号 B 输入	
254	AVDD_33	电源（3.3V）	
255	RXB0N	DVI/HDMI 信号负数据 B 输入通道 0	
256	RXB0P	DVI/HDMI 信号正数据 B 输入通道 0	

（463）MST99A88M

引脚号	引脚符号	引 脚 功 能	备　　注
1	RXACKN	DVI/HDMI 负时钟信号 A 输入	
2	RXACKP	DVI/HDMI 正时钟信号 A 输入	
3	RXB0N	DVI/HDMI 信号负数据 B 输入通道 0	
4	RXB0P	DVI/HDMI 信号正数据 B 输入通道 0	
5	HOTPLUGB	B 连接热插检测输入	
6	RXB1N	DVI/HDMI 信号负数据 B 输入通道 1	
7	RXB1P	DVI/HDMI 信号正数据 B 输入通道 1	
8	AVDD_33_1	电源（3.3V）	
9	RXB2N	DVI/HDMI 信号负数据 B 输入通道 2	
10	RXB2P	DVI/HDMI 信号正数据 B 输入通道 2	
11	RXACKN	DVI/HDMI 负时钟信号 A 输入	
12	RXACKP	DVI/HDMI 正时钟信号 A 输入	
13	RXA0N	DVI/HDMI 信号负数据 A 输入通道 0	
14	RXA0P	DVI/HDMI 信号正数据 A 输入通道 0	
15	AVDD_33_2	电源（3.3V）	
16	RXA1N	DVI/HDMI 信号负数据 A 输入通道 1	
17	RXA1P	DVI/HDMI 信号正数据 A 输入通道 1	
18	GND	地	
19	RXA2N	DVI/HDMI 信号负数据 A 输入通道 2	
20	RXA2P	DVI/HDMI 信号正数据 A 输入通道 2	
21	HPLUGA	A 连接热插检测输入	
22	REXT	连接外部电阻	
23	VCLAMP	CVBS/YC 信号旁路电压	
24	REFP	内部 ADC 耦合控制	该集成电路为信号处理芯片，应用在 LG 37LH20RC-TA 液晶电视上作为主控芯片
25	REFM	内部 ADC 引导控制	
26	BIN1P	模拟蓝基色输入通道 1（正）	
27	SOGIN1	绿基色消隐信号输入通道 1	
28	GIN1P	模拟绿基色输入通道 1（正）	
29	RIN1P	模拟红基色输入通道 1（正）	
30	BIN0M	模拟蓝基色输入通道 0（负）	
31	BIN0P	模拟蓝基色输入通道 0（正）	
32	GIN0M	模拟绿基色输入通道 0（负）	
33	GIN0P	模拟绿基色输入通道 0（正）	
34	SOGIN0	绿基色消隐信号输入通道 0	
35	RIN0M	模拟红基色输入通道 0（负）	
36	RIN0P	模拟红基色输入通道 0（正）	
37	AVDD_33_3	电源（3.3V）	
38	GND	地	
39	BIN2P	模拟蓝基色输入通道 2（正）	
40	GIN2P	模拟绿基色输入通道 2（正）	
41	SOGIN2	绿基色消隐信号输入通道 2	
42	RIN2P	模拟红基色输入通道 2（正）	
43	CVBS6	CVBS 视频信号输入通道 6	
44	CVBS5	CVBS 视频信号输入通道 5	
45	CVBS4	CVBS 视频信号输入通道 4	
46	CVBS3	CVBS 视频信号输入通道 3	
47	CVBS2	CVBS 视频信号输入通道 2	
48	CVBS1	CVBS 视频信号输入通道 1	
49	VCOM1	CVBS 视频输入参考地	
50	CVBS0	CVBS 视频信号输入通道 0	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
51	VCOM0	CVBS 视频输入参考地	
52	AVDD_33_4	电源（3.3V）	
53	CVBSOUT	CVBS 视频输出	
54	GND	地	
55	SIF0P	伴音中频信号输入 0（正）	
56	SIF0M	伴音中频信号输入 0（负）	
57	VDDC_1	电源	
58	AUL5	音频左声道模拟输出通道 5	
59	AUR5	音频右声道模拟输出通道 5	
60	AUVRM	负参考电压（为音频 ADC）	
61	AUOUTL2	主音频输出（左通道 2）	
62	AUOUTR2	主音频输出（右通道 2）	
63	AUOUTL1	主音频输出（左通道 1）	
64	AUOUTR1	主音频输出（右通道 1）	
65	AUL0	音频线输入（左通道 0）	
66	AUR0	音频线输入（右通道 0）	
67	AUL1	音频线输入（左通道 1）	
68	AUR1	音频线输入（右通道 1）	
69	AUL2	音频线输入（左通道 2）	
70	AUR2	音频线输入（右通道 2）	
71	AUL3	音频线输入（左通道 3）	
72	AUR3	音频线输入（右通道 3）	
73	AUCOM	参考地（为音频线输入）	
74	AUL4	音频线输入（左通道 4）	该集成电路为信号处理芯片，应用在 LG 37LH20RC-TA 液晶电视上作为主控芯片
75	AUR4	音频线输入（右通道 4）	
76	GND_4	地	
77	AUVRP	正参考电压（为音频 ADC）	
78	AUVAG	参考电压（为音频公共模式）	
79	AVDD_AU	电源	
80	GND5	地	
81	VDDC_2	电源	
82	DDCA_CK	DDC 数据（为模拟端口）	
83	DDCA_DA	DDC 时钟（为模拟端口）	
84	DDCDA_CK	DDC 时钟 A 模拟端口	
85	DDCDA_DA	DDC 数据 A 模拟端口	
86	DDCDB_CK	DDC 时钟 B 模拟端口	
87	DDCDB_DA	DDC 数据 B 模拟端口	
88	GPIO20	普通用途输入与输出	
89	VDDP_1	电源	
90	VDDC_3	电源	
91	UART2_RX	UART 异步接收	
92	UART2_TX	UART 异步发送	
93	DDCDC_CK	DDC 时钟 C 模拟端口	
94	RXCCKN	DVI/HDMI 负时钟	
95	RXCCKP	DVI/HDMI 正时钟	
96	DDCDC_DA	DDC 数据 C 模拟端口	
97	RXC0N	DVI/HDMI 通道 0 负数据输入	
98	RXC0P	DVI/HDMI 通道 0 正数据输入	
99	GND6	地	
100	RXC1N	DVI/HDMI 通道 1 负数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
101	RXC1P	DVI/HDMI 通道 1 正数据输入	
102	AVDD_DM	电源	
103	RXC2N	DVI/HDMI 通道 2 负数据输入	
104	RXC2P	DVI/HDMI 通道 2 正数据输入	
105	HOTPLUGC	热插拔检测输入（为 DVI/HDMI C 线）	
106	USB1_DM	USB 反相数据输入与输出	
107	USB1_DP	USB 非反相数据输入与输出	
108	SCK	SPI 串行 FLASH 总线时钟	
109	SDI	SPI 串行 FLASH 总线数据输入	
110	SDO	SPI 串行 FLASH 总线数据输出	
111	SCZ	SPI 串行 FLASH 总线芯片使能	
112	PWM0	脉冲宽度调制输出	
113	PWM1	脉冲宽度调制输出	
114	PWM2	脉冲宽度调制输出	
115	PWM3	脉冲宽度调制输出	
116	LVA4P	LVDS A 线 4 通道正数据输出	
117	LVA4M	LVDS A 线 4 通道负数据输出	
118	LVA3P	LVDS A 线 3 通道正数据输出	
119	LVA3M	LVDS A 线 3 通道负数据输出	
120	LVACKP	LVDS A 线正时钟输出	
121	LVACKM	LVDS A 线负时钟输出	
122	LVA2P	LVDS A 线 2 通道正数据输出	
123	LVA2M	LVDS A 线 2 通道负数据输出	
124	LVA1P	LVDS A 线 1 通道正数据输出	
125	LVA1M	LVDS A 线 1 通道负数据输出	该集成电路为信号处理芯片，应用在 LG 37LH20RC-TA 液晶电视上作为主控芯片
126	LVA0P	LVDS A 线 0 通道正数据输出	
127	LVA0M	LVDS A 线 0 通道负数据输出	
128	VDDP_2	电源	
129	LVB4P	LVDS B 线 4 通道正数据输出	
130	LVB4M	LVDS B 线 4 通道负数据输出	
131	LVB3P	LVDS B 线 3 通道正数据输出	
132	LVB3M	LVDS B 线 3 通道负数据输出	
133	LVBCKP	LVDS B 线正时钟输出	
134	LVBCKM	LVDS B 线负时钟输出	
135	LVB2P	LVDS B 线 2 通道正数据输出	
136	LVB2M	LVDS B 线 2 通道负数据输出	
137	LVB1P	LVDS B 线 1 通道正数据输出	
138	LVB1M	LVDS B 线 1 通道负数据输出	
139	LVB0P	LVDS B 线 0 通道正数据输出	
140	LVB0M	LVDS B 线 0 通道负数据输出	
141	AVDD_LPLL	电源	
142	GND7	地	
143	VDDC_4	电源	
144	GPIO150/I2C_OUT_MUTE	普通用途输入与输出/I^2C 音频输出静音控制	
145	GPIO151/I2C_OUT_SD2	普通用途输入与输出/I^2C 音频串行数据输出	
146	GPIO152/I2C_OUT_SD3	普通用途输入与输出/I^2C 音频串行数据输出	
147	GND8	地	
148	GPIO51	普通用途输入与输出	
149	GPIO52	普通用途输入与输出	
150	GPIO53	普通用途输入与输出	
151	GPIO54	普通用途输入与输出	
152	GPIO55	普通用途输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
153	GPIO56	普通用途输入与输出	
154	GPIO57	普通用途输入与输出	
155	GPIO58	普通用途输入与输出	
156	VDDP_3	电源	
157	VDDC_5	电源	
158	B_MDATA[4]	DRAM 存储器数据总线	
159	B_MDATA[3]	DRAM 存储器数据总线	
160	GND0	地	
161	B_MDATA[1]	DRAM 存储器数据总线	
162	B_MDATA[6]	DRAM 存储器数据总线	
163	AVDD_DDR_1	电源	
164	B_MDATA[11]	DRAM 存储器数据总线	
165	B_MDATA[12]	DRAM 存储器数据总线	
166	GND10	地	
167	B_MDATA[9]	DRAM 存储器数据总线	
168	B_MDATA[14]	DRAM 存储器数据总线	
169	AVDD_DDR_2	电源	
170	B_DDR_DQM[1]	DDR 数据掩膜	
171	B_DDR_DQM[0]	DDR 数据掩膜	
172	GND11	地	
173	B_DDR_DQS[0]	DDR 数据选通	
174	B_DDR2_DQSB[0]	DDR 数据选通反转	
175	AVDD_DDR_3	电源	
176	VDDP_4	电源	
177	GND12	地	该集成电路为信号处理芯片，应用在 LG 37LH20RC-TA 液晶电视上作为主控芯片
178	B_DDR2_DQS[1]	DDR 数据选通	
179	B_DDR2_DQSB[1]	DDR 数据选通反转	
180	AVDD_DDR_4	电源	
181	B_MDATA[15]	DRAM 存储器数据总线	
182	B_MDATA[8]	DRAM 存储器数据总线	
183	GND13	地	
184	B_MDATA[10]	DRAM 存储器数据总线	
185	B_MDATA[13]	DRAM 存储器数据总线	
186	AVDD_DDR_5	电源	
187	B_MDATA[7]	DRAM 存储器数据总线	
188	B_MDATA[0]	DRAM 存储器数据总线	
189	B_MDATA[2]	DRAM 存储器数据总线	
190	B_MDATA[5]	DRAM 存储器数据总线	
191	B_MCLK	DRAM 存储器时钟	
192	B_MCLKZ	DRAM 存储器时钟补充	
193	GND14	地	
194	AVDD_MEMPLL	电源	
195	MVREF	DDR SDRAM 界面基准电压	
196	A_ODT	片内终端控制	
197	A_RASZ	A-行地址选通，低电平有效	
198	A_CASZ	A-列地址选通，低电平有效	
199	A_MADR[0]	DRAM 存储器地址	
200	A_MADR[2]	DRAM 存储器地址	
201	A_MADR[4]	DRAM 存储器地址	
202	GND15	地	
203	A_MADR[6]	DRAM 存储器地址	
204	A_MADR[8]	DRAM 存储器地址	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
205	A_MADR[11]	DRAM 存储器地址	
206	A_WEZ	A-写使能，低电平有效	
207	A_BADR[1]	A-DRAM 存储器消隐地址数据	
208	A_BADR[0]	A-DRAM 存储器消隐地址数据	
209	A_MADR[1]	DRAM 存储器地址	
210	A_MADR[10]	DRAM 存储器地址	
211	AVDD_DDR_6	电源	
212	A_MADR[5]	DRAM 存储器地址	
213	A_MADR[9]	DRAM 存储器地址	
214	A_MADR[12]	DRAM 存储器地址	
215	A_MADR[7]	DRAM 存储器地址	
216	A_MADR[3]	DRAM 存储器地址	
217	A_MCLKE	A-DRAM 存储器时钟关闭	
218	VDDC6	电源	
219	I2S_IN_WS/GPIO67	音频字选择输入/通用输入与输出口	
220	I2S_IN_BCK/GPIO68	音频位时钟输入/通用输入与输出口	
221	I2S_IN_SD	音频连续数据输入	
222	I2S_OUT_MCK	音频控制时钟输出	
223	I2S_OUT_WS	音频字选择输出	
224	VDDP_5	电源	
225	GND_16	地	
226	VDDC_7	电源	
227	I2S_OUT_BCK	音频位时钟输出	
228	I2S_OUT_SD	音频字选择输出	
229	SPDIFO	伴音中频输出	该集成电路为信号处理芯片，应用在 LG 37LH20RC-TA 液晶电视上作为主控芯片
230	UART2_RX/I2CM_SDA	异步接收数据/主机模式数据	
231	UART2_TX/I2CM_SCK	异步发送数据/主机模式时钟	
232	UART1_RX/GPIO86	异步接收数据/通用输入与输出口	
233	UART1_TX/GPIO87	异步发送数据/通用输入与输出口	
234	GND17	地	
235	GND18	地	
236	USB0_DM	USB 差分数据（负）	
237	USB0_DP	USB 差分数据（正）	
238	SAR0	SAR 低速 ADC 输入	
239	SAR1	SAR 低速 ADC 输入	
240	SAR2	SAR 低速 ADC 输入	
241	SAR3	SAR 低速 ADC 输入	
242	AVDD_MPLL	电源	
243	XOUT	晶振输出	
244	XIN	晶振输入	
245	GPIO134	通用输入输出口	
246	GPIO135	通用输入输出口	
247	GPIO138	通用输入输出口	
248	GPIO139	通用输入输出口	
249	GPIO140	通用输入输出口	
250	IRIN	遥控接收输入	
251	HSYNC0	行同步信号	
252	VSYNC0	场同步信号	
253	HSYNC1	行同步信号	
254	VSYNC1	场同步信号	
255	CEC	内核事件控制器	
256	HWRESET	硬件复位，高电平有效	

（464）MST9U89AL-LF

引脚号	引脚符号	引 脚 功 能	备　　注
1	DVI_CKN	DVI 负时钟信号	该集成电路为图像/音频处理 IC，应用电路见附图 2-391（以应用在康佳 LC22CS26 液晶电视上为例）
2	DVI_CKP	DVI 正时钟信号	
3	GNDA	地	
4	DVIRX0N	DVI 信号负数据输入通道 0	
5	DVIRX0P	DVI 信号正数据输入通道 0	
6	AVDD_DVI	电源	
7	DVIRX1N	DVI 信号负数据输入通道 1	
8	DVIRX1P	DVI 信号正数据输入通道 1	
9	GNDA	地	
10	DVIRX2N	DVI 信号负数据输入通道 2	
11	DVIRX2P	DVI 信号正数据输入通道 2	
12	AVDD_DVI	电源	
13	REXT	外接电阻	
14	DDCD_SDA	DDC 数据端	
15	DDCD_SCL	DDC 时钟端	
16	HSYNC1	行同步信号	
17	VSYNC1	场同步信号	
18	RMID	中缩放电压旁路	
19	VCLP	钳位电压旁路	
20	REFP	参考信号（正）	
21	REFM	参考信号（负）	
22	BIN1P	1 通道蓝基色信号输入（正）	
23	BIN1M	1 通道蓝基色信号输入（负）	
24	SOGIN1	1 通道在绿信号上的同步信号输入	
25	GIN1P	1 通道绿基色信号输入（正）	
26	GIN1M	1 通道绿基色信号输入（负）	
27	RIN1P	1 通道红基色信号输入（正）	
28	RIN1M	1 通道红基色信号输入（负）	
29	BIN0M	0 通道蓝基色信号输入（负）	
30	BIN0P	0 通道蓝基色信号输入（正）	
31	GIN0M	0 通道绿基色信号输入（负）	
32	GIN0P	0 通道绿基色信号输入（正）	
33	SOGIN0	0 通道在绿信号上的同步信号输入	
34	RIN0M	0 通道红基色信号输入（负）	
35	RIN0P	0 通道红基色信号输入（正）	
36	AVDD	电源	
37	GNDA	地	
38	HSYNC0	行同步信号	
39	VSYNC0	场同步信号	
40	VSYNC2	场同步信号	
41	BIN2P	2 通道蓝基色信号输入（正）	
42	BIN2M	2 通道蓝基色信号输入（负）	
43	SOGIN2	2 通道在绿信号上的同步信号输入	
44	GIN2P	2 通道绿基色信号输入（正）	
45	GIN2M	2 通道绿基色信号输入（负）	
46	RIN2P	2 通道红基色信号输入（正）	
47	RIN2M	2 通道红基色信号输入（负）	
48	C1	色度信号输入	
49	Y1	亮度信号输入	
50	C0	色度信号输入	
51	Y0	亮度信号输入	
52	VCOM2	YC 视频输入基准地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	CVBS3	CVBS 输入	
54	CVBS2	CVBS 输入	
55	CVBS1	CVBS 输入	
56	VCOM1	CVBS1~3 输入基准地	
57	CVBS0	CVBS 输入	
58	VCOM0	CVBS 输入基准地	
59	CVBSO	CVBS 输出	
60	AVSS_SIF	地	
61	SIF0M	0 通道伴音中频输入（负）	
62	SIF0P	0 通道伴音中频输入（正）	
63	AVDD_SIF	电源	
64	SIF1P	1 通道伴音中频输入（正）	
65	SIF1M	1 通道伴音中频输入（负）	
66	AVSS_SIF	地	
67	AUVRADN	音频 ADC 负基准地	
68	AUVRADP	音频 ADC 正基准地	
69	AUVREF	音频公共模式基准电压	
70	AVDD_AU	3.3V 音频电源	
71	AUL0	0 通道左声道音频线性输入	
72	AUR0	0 通道右声道音频线性输入	
73	AUL1	1 通道左声道音频线性输入	
74	AUR1	1 通道右声道音频线性输入	
75	AUCOM	音频线性输入基准地	
76	AUL2	2 通道左声道音频线性输入	
77	AUR2	2 通道右声道音频线性输入	
78	AUL3	3 通道左声道音频线性输入	
79	AUR3	3 通道右声道音频线性输入	
80	AUMONO	单声道音频线性输入	
81	BPSL	左通道正的 MOS 管的自举脚	
82	BPSR	右通道正的 MOS 管的自举脚	
83	NC	空脚	
84	NC	脚	
85	AUOUTL	左声道主音频输出	
86	AUOUTR	右声道主音频输出	
87	AUOUTS	重低音主音频输出	
88	NC	空脚	
89	NC	空脚	
90	NC	空脚	
91	NC	空脚	
92	NC	空脚	
93	NC	空脚	
94	NC	空脚	
95	NC	空脚	
96	NC	空脚	
97	VDDP	3.3V 数字输出电源	
98	GNDP	地	
99	VDDC	1.2V 数字核电源	
100	DQS1	数据选通	
101	MD15	DRAM 存储器数据总线	
102	MD14	DRAM 存储器数据总线	
103	GNDM	地	
104	MD13	DRAM 存储器数据总线	

该集成电路为图像/音频处理 IC，应用电路见附图 2-391（以应用在康佳 LC22CS26 液晶电视上为例）

（续）

引脚号	引脚符号	引 脚 功 能	备　注
105	MD12	DRAM 存储器数据总线	该集成电路为图像/音频处理 IC，应用电路见附图 2-391（以应用在康佳 LC22CS26 液晶电视上为例）
106	VDDM	存储器界面电源	
107	MD11	DRAM 存储器数据总线	
108	MD10	DRAM 存储器数据总线	
109	MD9	DRAM 存储器数据总线	
110	MD8	DRAM 存储器数据总线	
111	GNDM	地	
112	VDDM	存储器界面电源	
113	MD7	DRAM 存储器数据总线	
114	MD6	DRAM 存储器数据总线	
115	MD5	DRAM 存储器数据总线	
116	MD4	DRAM 存储器数据总线	
117	VDDM	存储器界面电源	
118	MD3	DRAM 存储器数据总线	
119	MD2	DRAM 存储器数据总线	
120	MD1	DRAM 存储器数据总线	
121	MD0	DRAM 存储器数据总线	
122	DQS0	数据选通	
123	DQM	数据掩膜字节使能	
124	MVREF	DDR SDRAM 界面基准电压	
125	MCLKE	DRAM 存储器时钟使能	
126	MCLKZ	DRAM 存储器时钟补充	
127	MCLK	DRAM 存储器时钟	
128	BADR1	DRAM 存储器层地址	
129	BADR0	DRAM 存储器层地址	
130	RASZ	行地址选通，低电平有效	
131	GNDM	地	
132	VDDM	存储器界面电源	
133	AVDD_MEM PLL	3.3V PLL 电源	
134	CASZ	列地址选通，低电平有效	
135	WEZ	写使能，低电平有效	
136	MA0	DRAM 存储器地址	
137	MA1	DRAM 存储器地址	
138	MA2	DRAM 存储器地址	
139	MA3	DRAM 存储器地址	
140	MA4	DRAM 存储器地址	
141	MA5	DRAM 存储器地址	
142	MA6	DRAM 存储器地址	
143	MA7	DRAM 存储器地址	
144	VDDM	存储器界面电源	
145	GNDM	地	
146	VDDC	1.2V 数字核电源	
147	MA8	DRAM 存储器地址	
148	MA9	DRAM 存储器地址	
149	MA10	DRAM 存储器地址	
150	MA11	DRAM 存储器地址	
151	AD0	8051 总线，通用输入输出口	
152	AD1	8051 总线，通用输入输出口	
153	AD2	8051 总线，通用输入输出口	
154	AD3	8051 总线，通用输入输出口	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
155	AD4	8051 总线，通用输入输出口	该集成电路为图像/音频处理 IC，应用电路见附图 2-391（以应用在康佳 LC22CS26 液晶电视上为例）
156	AD5	8051 总线，通用输入输出口	
157	AD6	8051 总线，通用输入输出口	
158	AD7	8051 总线，通用输入输出口	
159	WRZ	MCU 总线并行接口写控制输入，通用输入输出口	
160	RDZ	MCU 总线并行接口读控制输入，通用输入输出口	
161	ALE	MCU 总线地址锁存使能，通用输入输出口	
162	VDDP	3.3V 数字输出电源	
163	GNDP	地	
164	SPI_CK	SPI 串行 FLASH 总线时钟	
165	SPI_DI	SPI 串行 FLASH 总线数据输入	
166	SPI_CZ	SPI 串行 FLASH 总线芯片使能	
167	SPI_DO	SPI 串行 FLASH 总线数据输出	
168	SAR0	SAR 低速 ADC 输入 0	
169	SAR1	SAR 低速 ADC 输入 1	
170	SAR2	SAR 低速 ADC 输入 2	
171	SAR3	SAR 低速 ADC 输入 3	
172	PWM0/MCUCFG0	脉冲宽度调制输出 0/MCU 配置编程	
173	PWM1/MCUCFG1	脉冲宽度调制输出 1/MCU 配置编程	
174	DDCR_DA	ROM DDC 数据	
175	DDCR_CK	ROM DDC 时钟	
176	DDCA_DA	模拟端口 DDC 数据	
177	DDCA_CK	模拟端口 DDC 时钟	
178	INT	MCU 总线中断	
179	PAD_IRIN	遥控接收输入	
180	VDDP	3.3V 数字输出电源	
181	GNDC	地	
182	VDDC	1.2V 数字核电源	
183	DIGO0	通用输入输出口[0]	
184	DIGO1	通用输入输出口[1]	
185	DIGO2	通用输入输出口[2]	
186	DIGO3	通用输入输出口[3]	
187	DIGO4	通用输入输出口[4]	
188	DIGO5	通用输入输出口[5]	
189	DIGO6	通用输入输出口[6]	
190	DIGO7	通用输入输出口[7]	
191	DIGO8	通用输入输出口[8]	
192	PWM2/MCUCFG2	脉冲宽度调制输出 2/MCU 配置编程	
193	PWM3/MCUCFG3	脉冲宽度调制输出 3/MCU 配置编程	
194	AVDD_MPLL	3.3V PLL 电源	
195	VDDC	1.2V 数字核电源	
196	VDDP	3.3V 数字输出电源	
197	LA4P	LVDS A 线 4 通道正数据输出	
198	LA4M	LVDS A 线 4 通道负数据输出	
199	LA3P	LVDS A 线 3 通道正数据输出	
200	LA3M	LVDS A 线 3 通道负数据输出	
201	LACKP	LVDS A 线正时钟输出	
202	LACKM	LVDS A 线负时钟输出	
203	LA2P	LVDS A 线 2 通道正数据输出	
204	LA2M	LVDS A 线 2 通道负数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
205	LA1P	LVDS A 线 1 通道正数据输出	该集成电路为图像/音频处理 IC，应用电路见附图 2-391（以应用在康佳 LC22CS26 液晶电视上为例）
206	LA1M	LVDS A 线 1 通道负数据输出	
207	LA0P	LVDS A 线 0 通道正数据输出	
208	LA0M	LVDS A 线 0 通道负数据输出	
209	VDDP	3.3V 数字输出电源	
210	GNDP	地	
211	LB4P	LVDS B 线 4 通道正数据输出	
212	LB4M	LVDS B 线 4 通道负数据输出	
213	LB3P	LVDS B 线 3 通道正数据输出	
214	LB3M	LVDS B 线 3 通道负数据输出	
215	LBCKP	LVDS B 线正时钟输出	
216	LBCKM	LVDS B 线负时钟输出	
217	LB2P	LVDS B 线 2 通道正数据输出	
218	LB2M	LVDS B 线 2 通道负数据输出	
219	LB1P	LVDS B 线 1 通道正数据输出	
220	LB1M	LVDS B 线 1 通道负数据输出	
221	LB0P	LVDS B 线 0 通道正数据输出	
222	LB0M	LVDS B 线 0 通道负数据输出	
223	VDDP	3.3V 数字输出电源	
224	GNDP	地	
225	GPIOE3	通用输入输出口[3]	
226	GPIOE2	通用输入输出口[2]	
227	GPIOE1	通用输入输出口[1]	
228	GPIOE0	通用输入输出口[0]	
229	ICLK/UARX0	数字输入时钟/接收信号	
230	IDE/UATX0	数据输入使能/发送信号	
231	IHSYNC/UARX1	数据输入行同步/接收信号	
232	IVSYNC/UATX1	数据输入场同步/发送数据	
233	DI0/SPIDFO	视频数字输入端口/伴音中频输出	
234	DI1/AUMCKO	视频数字输入端口/音频控制时钟信号输出	
235	DI2/AUMUTE	视频数字输入端口/音频静音控制	
236	DI3/AUWS	视频数字输入端口/音频选择输出	
237	VDDP	3.3V 数字输出电源	
238	DI4/AUSCK	视频数字输入端口/音频时钟信号	
239	DI5/AUSDO	视频数字输入端口/音频数据信号输出	
240	DI6	视频数字输入端口/音频数据输出	
241	DI7	视频数字输入端口	
242	VDDC	1.2V 数字核电源	
243	GNDC	地	
244	DI8/SPIDFIN	视频数字输入端口/伴音中频输入	
245	DI9/AIWS	视频数字输入端口/模拟选择输入	
246	DI10/AISCK	视频数字输入端口/模拟时钟输入	
247	DI11/AISD	视频数字输入端口/模拟数据输入	
248	DI12/AISD1	视频数字输入端口/模拟数据输入	
249	DI13/AISD2	视频数字输入端口/模拟数据输入	
250	DI14/AISD3	视频数字输入端口/模拟数据输入	
251	DI15	视频数字输入端口	
252	VDDP	3.3V 数字输出电源	
253	HWRESET	硬件复位，高电平有效	
254	XOUT	晶振输出	
255	XIN	晶振输入	
256	AVDD_MPLL	3.3V PLL 电源	

（465）MST9U89CL

引脚号	引脚符号	引 脚 功 能	备 注
1	RXCKN	DVI/HDMI 负时钟输入	
2	RXCKP	DVI/HDMI 正时钟输入	
3	GND	地	
4	RX0N	0 通道 DVI/HDMI 负数据输入	
5	RX0P	0 通道 DVI/HDMI 正数据输入	
6	AVD_33	3.3V 模拟电源	
7	RX1N	1 通道 DVI/HDMI 负数据输入	
8	RX1P	1 通道 DVI/HDMI 正数据输入	
9	GND	地	
10	RX2N	2 通道 DVI/HDMI 负数据输入	
11	RX2P	2 通道 DVI/HDMI 正数据输入	
12	AVD_33	3.3V 模拟电源	
13	REXT	外部电阻接 3.3V 电源	
14	DDCD_DA	HDCP 串行总线数据/DVI 端口 DDC 数据	
15	DDCD_CK	HDCP 串行总线时钟/DVI 端口 DDC 时钟	
16	HSYNC1	1 通道模拟行同步输入，1 通道功率选择开关输入	
17	VSYNC1	1 通道模拟场同步输入，1 通道快速消隐输入	
18	RMID	中缩放电压旁路	MST9U89CL 是一个多功能 LCD 监视器/LCD 电视的高性能全集成的 IC，分辨率可达全高清（1920×1080），它的构成有一个集成的三重 ADC/PLL，一个集成的 DVI/HDCP/ HDMI 接收器，一个多制式电视视频和音频解码，两个视频去隔行器，两个图像缩放引擎，MStar ACE-3 彩色引擎，一个 OSD 控制器，一个 8bit 的 MCU 和一个输出 LCD 面板界面。采用 256 脚 LQFP 封装，应用在 TCL MS89 机心液晶电视上
19	VCLAMP	CVBS/YC 模式钳位电压旁路	
20	REFP	内部 ADC 顶部退耦	
21	REFM	内部 ADC 底部退耦	
22	BIN1P	1 通道模拟蓝输入（正）	
23	BIN1M	1 通道模拟蓝输入（负）	
24	SOGIN1	1 通道在绿信号上的同步信号输入	
25	GIN1P	1 通道模拟绿输入（正）	
26	GIN1M	1 通道模拟绿输入（负）	
27	RIN1P	1 通道模拟红输入（正）	
28	RIN1M	1 通道模拟红输入（负）	
29	BIN0M	0 通道模拟蓝输入（负）	
30	BIN0P	0 通道模拟蓝输入（正）	
31	GIN0M	0 通道模拟绿输入（负）	
32	GIN0P	0 通道模拟绿输入（正）	
33	SOGIN0	0 通道在绿信号上的同步信号输入	
34	RIN0M	0 通道模拟红输入（负）	
35	RIN0P	0 通道模拟红输入（正）	
36	AVD_33	3.3V 模拟电源	
37	GND	地	
38	HSYNC0	通道 0 来的模拟行同步输入/功能选择开关输入	
39	VSYNC0	通道 0 来的模拟场同步输入/快速消隐输入	
40	VSYNC2	2 通道模拟场同步输入，2 通道快速消隐输入	
41	BIN2P	2 通道模拟蓝输入（正）	
42	BIN2M	2 通道模拟蓝输入（负）	
43	SOGIN2	2 通道在绿信号上的同步信号输入	
44	GIN2P	2 通道模拟绿输入（正）	
45	GIN2M	2 通道模拟绿输入（负）	
46	RIN2P	2 通道模拟红输入（正）	
47	RIN2M	2 通道模拟红输入（负）	
48	C1	色度输入 1，CVBS 输入 7	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
49	Y1	亮度输入 1，CVBS 输入 6	
50	C0	色度输入 0，CVBS 输入 5	
51	Y0	亮度输入 0，CVBS 输入 4	
52	VCOM2	YC 视频输入基准地	
53	CVBS3	CVBS 输入 3	
54	CVBS2	CVBS 输入 2	
55	CVBS1	CVBS 输入 1	
56	VCOM1	CVBS1~3 输入基准地	
57	CVBS0	CVBS 输入 0	
58	VCOM0	CVBS0 输入基准地	
59	CVBSOUT	CVBS 输出	
60	GND	地	
61	SIF0M	0 通道伴音中频输入（负）	
62	SIF0P	0 通道伴音中频输入（正）	
63	AVDD_SIF	3.3V 伴音中频电源	
64	SIF1P	1 通道伴音中频输入（正）	
65	SIF1M	1 通道伴音中频输入（负）	
66	GND	地	
67	AUVRADN	音频 ADC 负基准地	MST9U89CL 是一个多功能 LCD 监视器/LCD 电视的高性能全集成的 IC，分辨率可达全高清（1920×1080），它的构成有一个集成的三重 ADC/PLL，一个集成的 DVI/HDCP/ HDMI 接收器，一个多制式电视视频和音频解码，两个视频去隔行器，两个图像缩放引擎，MStar ACE-3 彩色引擎，一个 OSD 控制器，一个 8bit 的 MCU 和一个输出 LCD 面板界面。采用 256 脚 LQFP 封装，应用在 TCL MS89 机心液晶电视上
68	AUVRADP	音频 ADC 正基准地	
69	AUVREF	音频公共模式基准电压	
70	AVDD_AU	3.3V 音频电源	
71	AUL0	0 通道左声道音频线性输入	
72	AUR0	0 通道右声道音频线性输入	
73	AUL1	1 通道左声道音频线性输入	
74	AUR1	1 通道右声道音频线性输入	
75	AUCOM	音频线性输入基准地	
76	AUL2	2 通道左声道音频线性输入	
77	AUR2	2 通道右声道音频线性输入	
78	AUL3	3 通道左声道音频线性输入	
79	AUR3	3 通道右声道音频线性输入	
80	AUMONO	单声道音频线性输入	
81	AUOUTL3	3 通道左声道主音频输出	
82	AUOUTR3	3 通道右声道主音频输出	
83	AUOUTL2	2 通道左声道主音频输出	
84	AUOUTR2	2 通道右声道主音频输出	
85	AUOUTL	左声道主音频输出	
86	AUOUTR	右声道主音频输出	
87	AUOUTS	重低音主音频输出	
88	GPIOF[0]	通用输入输出口[0]	
89	GPIOF[1]	通用输入输出口[1]	
90	GPIOF[2]	通用输入输出口[2]	
91	GPIOF[3]	通用输入输出口[3]	
92	GPIOF[4]	通用输入输出口[4]	
93	GPIOF[5]	通用输入输出口[5]	
94	GPIOF[6]	通用输入输出口[6]	
95	GPIOF[7]	通用输入输出口[7]	
96	GPIOF[8]	通用输入输出口[8]	
97	VDDP	3.3V 数字输出电源	
98	GND	地	
99	VDDC	1.2V 数字核电源	
100	DQS[1]	数据选通	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
101	MDATA[15]	DRAM 存储器数据总线	
102	MDATA[14]	DRAM 存储器数据总线	
103	GND	地	
104	MDATA[13]	DRAM 存储器数据总线	
105	MDATA[12]	DRAM 存储器数据总线	
106	VDDM	存储器界面电源	
107	MDATA[11]	DRAM 存储器数据总线	
108	MDATA[10]	DRAM 存储器数据总线	
109	MDATA[9]	DRAM 存储器数据总线	
110	MDATA[8]	DRAM 存储器数据总线	
111	GND	地	
112	VDDM	存储器界面电源	
113	MDATA[7]	DRAM 存储器数据总线	
114	MDATA[6]	DRAM 存储器数据总线	
115	MDATA[5]	DRAM 存储器数据总线	
116	MDATA[4]	DRAM 存储器数据总线	
117	VDDM	存储器界面电源	
118	MDATA[3]	DRAM 存储器数据总线	
119	MDATA[2]	DRAM 存储器数据总线	
120	MDATA[1]	DRAM 存储器数据总线	
121	MDATA[0]	DRAM 存储器数据总线	
122	DQS[0]	数据选通	
123	DQM	数据掩膜字节使能	
124	MVREF	DDR SDRAM 界面基准电压	
125	MCLKE	DRAM 存储器时钟使能	
126	MCLKZ	DRAM 存储器时钟补充	
127	MCLK	DRAM 存储器时钟	
128	BADR[1]	DRAM 存储器层地址	
129	BADR[0]	DRAM 存储器层地址	
130	RASZ	行地址选通，低电平有效	
131	GND	地	
132	VDDM	存储器界面电源	
133	AVDD_MEMPLL	3.3V PLL 电源	
134	CASZ	列地址选通，低电平有效	
135	WEZ	写使能，低电平有效	
136	MADR[0]	DRAM 存储器地址	
137	MADR[1]	DRAM 存储器地址	
138	MADR[2]	DRAM 存储器地址	
139	MADR[3]	DRAM 存储器地址	
140	MADR[4]	DRAM 存储器地址	
141	MADR[5]	DRAM 存储器地址	
142	MADR[6]	DRAM 存储器地址	
143	MADR[7]	DRAM 存储器地址	
144	VDDM	存储器界面电源	
145	GND	地	
146	VDDC	1.2V 数字核电源	
147	MADR[8]	DRAM 存储器地址	
148	MADR[9]	DRAM 存储器地址	
149	MADR[10]	DRAM 存储器地址	
150	MADR[11]	DRAM 存储器地址	
151	AD	8051 总线，通用输入输出口	
152	AD	8051 总线，通用输入输出口	

MST9U89CL 是一个多功能 LCD 监视器/LCD 电视的高性能全集成的 IC，分辨率可达全高清（1920×1080），它的构成有一个集成的三重 ADC/PLL，一个集成的 DVI/HDCP/ HDMI 接收器，一个多制式电视视频和音频解码，两个视频去隔行器，两个图像缩放引擎，MStar ACE-3 彩色引擎，一个 OSD 控制器，一个 8bit 的 MCU 和一个输出 LCD 面板界面。采用 256 脚 LQFP 封装，应用在 TCL MS89 机心液晶电视上

（续）

引脚号	引脚符号	引 脚 功 能	备　注
153	AD	8051 总线，通用输入输出口	
154	AD	8051 总线，通用输入输出口	
155	AD	8051 总线，通用输入输出口	
156	AD	8051 总线，通用输入输出口	
157	AD	8051 总线，通用输入输出口	
158	AD	8051 总线，通用输入输出口	
159	WRZ	MCU 总线 WDZ，通用输入输出口	
160	RDZ	MCU 总线 RDZ，通用输入输出口	
161	ALE	MCU 总线 ALE，通用输入输出口	
162	VDDP	3.3V 数字输出电源	
163	GND	地	
164	SCK	SPI 串行 Flash 总线时钟	
165	SDI	SPI 串行 Flash 总线数据输入	
166	CSZ	SPI 串行 Flash 总线芯片使能	
167	SDO	SPI 串行 Flash 总线数据输出	
168	SAR0	SAR 低速 ADC 输入 0	
169	SAR1	SAR 低速 ADC 输入 1	
170	SAR2	SAR 低速 ADC 输入 2	
171	SAR3	SAR 低速 ADC 输入 3	
172	PWM0	脉冲宽度调制输出 0	MST9U89CL 是一个多功能 LCD 监视器/LCD 电视的高性能全集成的 IC，分辨率可达全高清（1920×1080），它的构成有一个集成的三重 ADC/PLL，一个集成的 DVI/HDCP/ HDMI 接收器，一个多制式电视视频和音频解码，两个视频去隔行器，两个图像缩放引擎，MStar ACE-3 彩色引擎，一个 OSD 控制器，一个 8bit 的 MCU 和一个输出 LCD 面板界面。采用 256 脚 LQFP 封装，应用在 TCL MS89 机心液晶电视上
173	PWM1	脉冲宽度调制输出 1	
174	DDCR_DA	ROM DDC 数据	
175	DDCR_CK	ROM DDC 时钟	
176	DDCA_DA	模拟端口 DDC 数据	
177	DDCA_CK	模拟端口 DDC 时钟	
178	INT	MCU 总线中断，通用输入输出口	
179	IRIN	遥控接收输入	
180	VDDP	3.3V 数字输出电源	
181	GND	地	
182	VDDC	1.2V 数字核电源	
183	DIGO[0]	通用输入输出口[0]	
184	DIGO[1]	通用输入输出口[1]	
185	DIGO[2]	通用输入输出口[2]	
186	DIGO[3]	通用输入输出口[3]	
187	DIGO[4]	通用输入输出口[4]	
188	DIGO[5]	通用输入输出口[5]	
189	DIGO[6]	通用输入输出口[6]	
190	DIGO[7]	通用输入输出口[7]	
191	DIGO[8]	通用输入输出口[8]	
192	PWM2	脉冲宽度调制输出 2	
193	PWM3	脉冲宽度调制输出 3	
194	AVDD_MPLL	3.3V PLL 电源	
195	VDDC	1.2V 数字核电源	
196	VDDP	3.3V 数字输出电源	
197	LVA4P/ BA[0]	LVDS A 线 4 通道正数据输出/ TTL A 端口蓝通道数据位 0	
198	LVA4M/ BA[1]	LVDS A 线 4 通道负数据输出/ TTL A 端口蓝通道数据位 1	
199	LVA3P/ BA[2]	LVDS A 线 3 通道正数据输出/ TTL A 端口蓝通道数据位 2	
200	LVA3M/ BA[3]	LVDS A 线 3 通道负数据输出/ TTL A 端口蓝通道数据位 3	
201	LVACKP/ BA[4]	LVDS A 线正时钟输出/ TTL A 端口蓝通道数据位 4	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
202	LVACKM/ BA[5]	LVDS A 线负时钟输出/ TTL A 端口蓝通道数据位 5	MST9U89CL 是一个多功能 LCD 监视器/LCD 电视的高性能全集成的 IC，分辨率可达全高清（1920×1080），它的构成有一个集成的三重 ADC/PLL，一个集成的 DVI/HDCP/ HDMI 接收器，一个多制式电视视频和音频解码，两个视频去隔行器，两个图像缩放引擎，MStar ACE-3 彩色引擎，一个 OSD 控制器，一个 8bit 的 MCU 和一个输出 LCD 面板界面。采用 256 脚 LQFP 封装，应用在 TCL MS89 机心液晶电视上
203	LVA2P/ BA[6]	LVDS A 线 2 通道正数据输出/ TTL A 端口蓝通道数据位 6	
204	LVA2M/ BA[7]	LVDS A 线 2 通道负数据输出/ TTL A 端口蓝通道数据位 7	
205	LVA1P/ GA[0]	LVDS A 线 1 通道正数据输出/ TTL A 端口绿通道数据位 0	
206	LVA1M/ GA[1]	LVDS A 线 1 通道负数据输出/ TTL A 端口绿通道数据位 1	
207	LVA0P/ GA[2]	LVDS A 线 0 通道正数据输出/ TTL A 端口绿通道数据位 2	
208	LVA0M/ GA[3]	LVDS A 线 0 通道负数据输出/ TTL A 端口绿通道数据位 3	
209	VDDP	3.3V 数字输出电源	
210	GND	地	
211	LVB4P/ GA[4]	LVDS B 线 4 通道正数据输出/ TTL A 端口绿通道数据位 4	
212	LVB4M/ GA[5]	LVDS B 线 4 通道负数据输出/ TTL A 端口绿通道数据位 5	
213	LVB3P/ GA[6]	LVDS B 线 3 通道正数据输出/ TTL A 端口绿通道数据位 6	
214	LVB3M/ GA[7]	LVDS B 线 3 通道负数据输出/ TTL A 端口绿通道数据位 7	
215	LVBCKP/ RA[7]	LVDS B 线正时钟输出/ TTL A 端口红通道数据位 7	
216	LVBCKM/ RA[6]	LVDS B 线负时钟输出/ TTL A 端口红通道数据位 6	
217	LVB2P/ RA[5]	LVDS B 线 2 通道正数据输出/ TTL A 端口红通道数据位 5	
218	LVB2M/ RA[4]	LVDS B 线 2 通道负数据输出/ TTL A 端口红通道数据位 4	
219	LVB1P/ RA[3]	LVDS B 线 1 通道正数据输出/ TTL A 端口红通道数据位 3	
220	LVB1M/ RA[2]	LVDS B 线 1 通道负数据输出/ TTL A 端口红通道数据位 2	
221	LVB0P/ RA[1]	LVDS B 线 0 通道正数据输出/ TTL A 端口红通道数据位 1	
222	LVB0M/ RA[0]	LVDS B 线 0 通道负数据输出/ TTL A 端口红通道数据位 0	
223	VDDP	3.3V 数字输出电源	
224	GND	地	
225	LCK/ GPIOE[3]	TTL 输出时钟/通用输入输出口[3]	
226	LDE/ GPIOE[2]	TTL 数据使能输出/通用输入输出口[2]	
227	LHSYNC/ GPIOE[1]	TTL 行同步输出/通用输入输出口[1]	
228	LVSYNC/ GPIOE[0]	TTL 场同步输出/通用输入输出口[0]	
229	ICLK	数字输入时钟	
230	IDE	数据输入使能	
231	IHSYNC	数据输入行同步	
232	IVSYNC	数据输入场同步	
233	DI[0]	视频数字输入端口	
234	DI[1]	视频数字输入端口	
235	DI[2]	视频数字输入端口	
236	DI[3]	视频数字输入端口	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
237	VDDP	3.3V 数字输出电源	MST9U89CL 是一个多功能 LCD 监视器/LCD 电视的高性能全集成的 IC，分辨率可达全高清（1920×1080），它的构成有一个集成的三重 ADC/PLL，一个集成的 DVI/HDCP/ HDMI 接收器，一个多制式电视视频和音频解码，两个视频去隔行器，两个图像缩放引擎，MStar ACE-3 彩色引擎，一个 OSD 控制器，一个 8bit 的 MCU 和一个输出 LCD 面板界面。采用 256 脚 LQFP 封装，应用在 TCL MS89 机心液晶电视上
238	DI[4]	视频数字输入端口	
239	DI[5]	视频数字输入端口	
240	DI[6]	视频数字输入端口	
241	DI[7]	视频数字输入端口	
242	VDDC	1.2V 数字核电源	
243	GND	地	
244	DI[8]	视频数字输入端口	
245	DI[9]	视频数字输入端口	
246	DI[10]	视频数字输入端口	
247	DI[11]	视频数字输入端口	
248	DI[12]	视频数字输入端口	
249	DI[13]	视频数字输入端口	
250	DI[14]	视频数字输入端口	
251	DI[15]	视频数字输入端口	
252	VDDP	3.3V 数字输出电源	
253	HWRESET	硬件复位，高电平有效	
254	XOUT	晶振输出	
255	XIN	晶振输入	
256	AVDD_MPLL	3.3V PLL 电源	

（466）MSTA9002

引脚号	引脚符号	引 脚 功 能	备　注
1	RXCKN	负 DVI/HDMI 输入（为时钟通道）	该集成电路为数字处理 TV 控制器，主要用于数字视频信号归一化处理，为屏显电路提供低压差分数字对信号，同时也包含了微控制功能，应用电路见附图 2-392（以应用在长虹 LT 2657 电视上为例）
2	RXCKP	正 DVI/HDMI 输入（为时钟通道）	
3	GND	地	
4	RX0N	负 DVI/HDMI 输入（为数据通道 0）	
5	RX0P	正 DVI/HDMI 输入（为数据通道 0）	
6	AVDD_DVI	电源	
7	RX1N	负 DVI/HDMI 输入（为数据通道 1）	
8	RX1P	正 DVI/HDMI 输入（为数据通道 1）	
9	GND	地	
10	RX2N	负 DVI/HDMI 输入（为数据通道 2）	
11	RX2P	正 DVI/HDMI 输入（为数据通道 2）	
12	AVDD_DVI	电源	
13	REXT	外接电阻	
14	DDCD_DA	HDCP 串行总线数据	
15	DDCD_CK	HDCP 串行总线时钟	
16	HSYNC1	行同步信号	
17	VSYNC1	场同步信号	
18	RMID	中缩放电压旁路	
19	VCLAMP	钳位电压旁路	
20	REFP	参考信号（正）	
21	REFM	参考信号（负）	
22	BIN1P	1 通道蓝基色信号输入（正）	
23	BIN1M	1 通道蓝基色信号输入（负）	
24	SOGIN1	1 通道在绿信号上的同步信号输入	
25	GIN1P	1 通道绿基色信号输入（正）	
26	GIN1M	1 通道绿基色信号输入（负）	
27	RIN1P	1 通道红基色信号输入（正）	
28	RIN1M	1 通道红基色信号输入（负）	
29	BIN0M	0 通道蓝基色信号输入（负）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
30	BIN0P	0 通道蓝基色信号输入（正）	
31	GIN0M	0 通道绿基色信号输入（负）	
32	GIN0P	0 通道绿基色信号输入（正）	
33	SOGIN0	0 通道在绿信号上的同步信号输入	
34	RIN0M	0 通道红基色信号输入（负）	
35	RIN0P	0 通道红基色信号输入（正）	
36	AVDD_ADC	电源	
37	GND	地	
38	HSYNC0	行同步信号	
39	VSYNC0	场同步信号	
40	C1	色度信号输入	
41	Y1	亮度信号输入	
42	C0	色度信号输入	
43	Y0	亮度信号输入	
44	VCOM2	YC 视频输入基准地	
45	CVBS3	CVBS 输入	
46	CVBS2	CVBS 输入	
47	CVBS1	CVBS 输入	
48	VCOM1	CVBS1~3 输入基准地	
49	CVBS0	CVBS 输入	
50	VCOM0	CVBS 输入基准地	
51	CVBSOUT	CVBS 输出	
52	GND	地	该集成电路为数字处理 TV 控制器，主要用于数字视频信号归一化处理，为屏显电路提供低压差分数字对信号，同时也包含了微控制功能，应用电路见附图 2-392（以应用在长虹 LT2657 电视上为例）
53	AVDD_SIF	电源	
54	SIF1P	1 通道伴音中频输入（正）	
55	SIF1M	1 通道伴音中频输入（负）	
56	GND	地	
57	AUVRADN	音频 ADC 负基准地	
58	AUVRADP	音频 ADC 正基准地	
59	AUVREF	音频公共模式基准电压	
60	AVDD_AU	电源	
61	AUL0	0 通道左声道音频线性输入	
62	AUR0	0 通道右声道音频线性输入	
63	AUL1	1 通道左声道音频线性输入	
64	AUR1	1 通道右声道音频线性输入	
65	AUCOM	音频线性输入基准地	
66	AUL2	2 通道左声道音频线性输入	
67	AUR2	2 通道右声道音频线性输入	
68	AUL3	3 通道左声道音频线性输入	
69	AUR3	3 通道右声道音频线性输入	
70	AUOUTL3	左声道 3 主音频输出	
71	AUOUTR3	右声道 3 主音频输出	
72	AUOUTL2	左声道 2 主音频输出	
73	AUOUTR2	右声道 2 主音频输出	
74	AUOUTL	左声道主音频输出	
75	AUOUTR	右声道主音频输出	
76	AUOUTS	重低音主音频输出	
77	VDDC	电源	
78	GPIOF2	通用输入与输出	
79	GPIOF3	通用输入与输出	
80	GPIOF4	通用输入与输出	
81	GPIOF5	通用输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
82	GPIOF6	通用输入与输出	
83	GPIOF7	通用输入与输出	
84	GPIOF8	通用输入与输出	
85	GPIOF9	通用输入与输出	
86	GPIOF10	通用输入与输出	
87	GPIOF11	通用输入与输出	
88	VDDP	电源	
89	GND	地	
90	GPIOF12	通用输入与输出	
91	GPIOF13	通用输入与输出	
92	GPIOF14	通用输入与输出	
93	GPIOF15	通用输入与输出	
94	GPIOF16	通用输入与输出	
95	GPIOF17	通用输入与输出	
96	GPIOF18	通用输入与输出	
97	GPIOF19	通用输入与输出	
98	VDDC	电源	
99	GND	地	
100	VDDP	电源	
101	GND	地	
102	VDDP	电源	
103	VDDP	电源	
104	GND	地	该集成电路为数字处理TV 控制器，主要用于数字视频信号归一化处理，为屏显电路提供低压差分数字对信号，同时也包含了微控制功能，应用电路见附图 2-392（以应用在长虹 LT 2657 电视上为例）
105	AVDD_MEMPLL	电源	
106	GND	地	
107	VDDC	电源	
108	AD0	微处理器地址/数据线	
109	AD1	微处理器地址/数据线	
110	AD2	微处理器地址/数据线	
111	AD3	微处理器地址/数据线	
112	AD4	微处理器地址/数据线	
113	AD5	微处理器地址/数据线	
114	AD6	微处理器地址/数据线	
115	AD7	微处理器地址/数据线	
116	WRZ	MCU 总线并行接口写控制输入	
117	RDZ	MCU 总线并行接口读控制输入	
118	ALE	MCU 总线地址锁存使能	
119	VDDP	电源	
120	GND	地	
121	SCK	SPI 闪存串行时钟	
122	SDI	SPI 闪存串行数据输入	
123	CSZ	SPI 闪存芯片选择	
124	SDO	SPI 闪存串行数据输出	
125	SAR0	SAR 低速 ADC 输入 0	
126	SAR1	SAR 低速 ADC 输入 1	
127	SAR2	SAR 低速 ADC 输入 2	
128	SAR3	SAR 低速 ADC 输入 3	
129	PWM0	脉冲宽度调制输出 0	
130	PWM1	脉冲宽度调制输出 1	
131	DDCR_DA	ROM DDC 数据	
132	DDCR_CK	ROM DDC 时钟	
133	DDCA_DA	模拟端口 DDC 数据	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
134	DDCA_CK	模拟端口 DDC 时钟	
135	INT	MCU 总线中断	
136	IRIN	遥控接收输入	
137	PWM_FB	脉冲宽度调制_反馈	
138	PWM_DRV	脉冲宽度调制_驱动	
139	PWM_SENSE	脉冲宽度调制_检测	
140	VDDP	电源	
141	GND	地	
142	VDDC	电源	
143	DIGO0	通用输入输出口[0]	
144	DIGO1	通用输入输出口[1]	
145	DIGO2	通用输入输出口[2]	
146	DIGO3	通用输入输出口[3]	
147	DIGO4	通用输入输出口[4]	
148	DIGO5	通用输入输出口[5]	
149	DIGO6	通用输入输出口[6]	
150	DIGO7	通用输入输出口[7]	
151	VDDP	电源	
152	GND	地	
153	DIGO8	通用输入输出口[8]	
154	DIGO9	通用输入输出口[9]	
155	PWM2	脉冲宽度调制输出 2	
156	PWM3	脉冲宽度调制输出 3	该集成电路为数字处理 TV 控制器，主要用于数字视频信号归一化处理，为屏显电路提供低压差分数字对信号，同时也包含了微控制功能，应用电路见附图 2-392（以应用在长虹 LT2657 电视上为例）
157	AVDD_MPLL	电源	
158	VDDC	电源	
159	VDDP	电源	
160	LA4P/B0	LVDS A 线 4 通道正数据输出/蓝基色信号	
161	LA4M/B1	LVDS A 线 4 通道负数据输出/蓝基色信号	
162	LA3P/B2	LVDS A 线 3 通道正数据输出/蓝基色信号	
163	LA3M/B3	LVDS A 线 3 通道负数据输出/蓝基色信号	
164	LACKP/B4	LVDS A 线正时钟输出/蓝基色信号	
165	LACKM/B5	LVDS A 线负时钟输出/蓝基色信号	
166	LA2P/B6	LVDS A 线 2 通道正数据输出/蓝基色信号	
167	LA2M/B7	LVDS A 线 2 通道负数据输出/蓝基色信号	
168	LA1P/G0	LVDS A 线 1 通道正数据输出/绿基色信号	
169	LA1M/G1	LVDS A 线 1 通道负数据输出/绿基色信号	
170	LA0P/G2	LVDS A 线 0 通道正数据输出/绿基色信号	
171	LA0M/G3	LVDS A 线 0 通道负数据输出/绿基色信号	
172	VDDP	电源	
173	GND	地	
174	LB4P/G4	LVDS B 线 4 通道正数据输出/绿基色信号	
175	LB4M/G5	LVDS B 线 4 通道负数据输出/绿基色信号	
176	LB3P/G6	LVDS B 线 3 通道正数据输出/绿基色信号	
177	LB3M/G7	LVDS B 线 3 通道负数据输出/绿基色信号	
178	LBCKP/R0	LVDS B 线正时钟输出/红基色信号	
179	LBCKM/R1	LVDS B 线负时钟输出/红基色信号	
180	LB2P/R2	LVDS B 线 2 通道正数据输出/红基色信号	
181	LB2M/R3	LVDS B 线 2 通道负数据输出/红基色信号	
182	LB1P/R4	LVDS B 线 1 通道正数据输出/红基色信号	
183	LB1M/R5	LVDS B 线 1 通道负数据输出/红基色信号	
184	LB0P/R6	LVDS B 线 0 通道正数据输出/红基色信号	
185	LB0M/R7	LVDS B 线 0 通道负数据输出/红基色信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
186	VDDP	电源	
187	GND	地	
188	GPIOE3/LCK	通用输入与输出/TTL 输出时钟信号	
189	GPIOE2/LDE	通用输入与输出/TTL 数据使能输出	
190	GPIOE1/LHSYNC	通用输入与输出/场同步信号	
191	GPIOE0/LVSYNC	通用输入与输出/行同步信号	
192	ICLK	数字输入时钟	
193	IHSYNC	数据输入行同步/接收信号	
194	IVSYNC	数据输入场同步/发送数据	该集成电路为数字处理 TV 控制器，主要用于数字视频信号归一化处理，为屏显电路提供低压差分数字对信号，同时也包含了微控制功能，应用电路见附图 2-392（以应用在长虹 LT 2657 电视上为例）
195	DI0	视频数字输入端口	
196	DI1	视频数字输入端口	
197	DI2	视频数字输入端口	
198	DI3	视频数字输入端口	
199	DI4	视频数字输入端口	
200	DI5	视频数字输入端口	
201	DI6	视频数字输入端口	
202	DI7	视频数字输入端口	
203	VDDC	电源	
204	GND	地	
205	HWRESET	硬件复位	
206	XOUT	晶振输出	
207	XIN	晶振输入	
208	AVDD_MPLL	电源	

（467）MT48LC4M16A2

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD	电源	
2	DQ0	数据输入/输出	
3	VDDQ	电源	
4	DQ1	数据输入/输出	
5	DQ2	数据输入/输出	
6	VSSQ	电源	
7	DQ3	数据输入/输出	
8	DQ4	数据输入/输出	
9	VDDQ	电源	
10	DQ5	数据输入/输出	
11	DQ6	数据输入/输出	
12	VSSQ	地	该集成电路为 SDRAM，采用 54 脚 TSOP 封装，应用在厦华 LC-27U16 液晶电视上
13	DQ7	数据输入/输出	
14	VDD	电源	
15	DQML	输入/输出屏蔽信号	
16	$\overline{WE}$	命令输入	
17	$\overline{CAS}$	命令输入	
18	$\overline{RAS}$	命令输入	
19	$\overline{CS}$	片选	
20	BA0	堆地址	
21	BA1	堆地址	
22	A10	地址输入	
23	A0	地址输入	
24	A1	地址输入	
25	A2	地址输入	
26	A3	地址输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
27	VDD	电源	
28	VSS	地	
29	A4	地址输入	
30	A5	地址输入	
31	A6	地址输入	
32	A7	地址输入	
33	A8	地址输入	
34	A9	地址输入	
35	A11	地址输入	
36	NC	空脚	
37	CKE	时钟使能	
38	CLK	时钟	
39	DQMH	输入/输出屏蔽信号	该集成电路为 SDRAM，采用 54 脚 TSOP 封装，应用在厦华 LC-27U16 液晶电视上
40	NC	空脚	
41	VSS	地	
42	DQ8	数据输入/输出	
43	VDDQ	电源	
44	DQ9	数据输入/输出	
45	DQ10	数据输入/输出	
46	VSSQ	地	
47	DQ11	数据输入/输出	
48	DQ12	数据输入/输出	
49	VDDQ	电源	
50	DQ13	数据输入/输出	
51	DQ14	数据输入/输出	
52	VSSQ	地	
53	DQ15	数据输入/输出	
54	VSS	地	

（468）MT5301C

引脚号	引脚符号	引 脚 功 能	备　注
1	FSRC_WR	熔断写控制	
2	GPIO14	通用输入与输出	
3	VCC3IO	电源	
4	AVDD12_VPLL	电源	
5	AE5P	TX 信号正数据输出（偶数）	
6	AE5N	TX 信号负数据输出（偶数）	
7	AE4P	TX 信号正数据输出（偶数）	
8	AE4N	TX 信号负数据输出（偶数）	
9	AE3P	TX 信号正数据输出（偶数）	
10	AE3N	TX 信号负数据输出（偶数）	该集成电路为 LCD 电视控制器，应用电路见附图 2-393（以应用在海尔 LE32A320 液晶电视上为例）
11	AECKP	TX 信号正时钟信号（偶数）	
12	AECKN	TX 信号负时钟信号（偶数）	
13	AE2P	TX 信号正数据输出（偶数）	
14	AE2N	TX 信号负数据输出（偶数）	
15	AE1P	TX 信号正数据输出（偶数）	
16	AE1N	TX 信号负数据输出（偶数）	
17	AE0P	TX 信号正数据输出（偶数）	
18	AE0N	TX 信号负数据输出（偶数）	
19	AVDD33_LVDSA	电源	
20	AVDD33_LVDSA	电源	
21	AO5P	TX 信号正数据输出（奇数）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
22	AO5N	TX 信号负数据输出（奇数）	
23	AO4P	TX 信号正数据输出（奇数）	
24	AO4N	TX 信号负数据输出（奇数）	
25	AO3P	TX 信号正数据输出（奇数）	
26	AO3N	TX 信号负数据输出（奇数）	
27	AOCKP	TX 信号正时钟信号（奇数）	
28	AOCKN	TX 信号负时钟信号（奇数）	
29	AO2P	TX 信号正数据输出（奇数）	
30	AO2N	TX 信号负数据输出（奇数）	
31	AO1P	TX 信号正数据输出（奇数）	
32	AO1N	TX 信号负数据输出（奇数）	
33	AO0P	TX 信号正数据输出（奇数）	
34	AO0N	TX 信号负数据输出（奇数）	
35	VCCK	电源	
36	VCCK	电源	
37	VCCK	电源	
38	AVDD12_MEMPLL	电源	
39	AVSS12_MEMPLL	地	
40	RODT/RCKE	DRAM 片上终端控制/DRAM 时钟使能	
41	RA8/RA10	DRAM 地址线/DRAM 地址线	
42	RA13/RBA1	DRAM 地址线/DRAM 栈地址	
43	RA11/RA4	DRAM 地址线/DRAM 地址线	
44	RA4/RA1	DRAM 地址线/DRAM 地址线	
45	RA6/RA6	DRAM 地址线/DRAM 地址线	
46	RA0/RA8	DRAM 地址线/DRAM 地址线	该集成电路为 LCD 电视控制器，应用电路见附图 2-393（以应用在海尔 LE32A320 液晶电视上为例）
47	RA2/RA11	DRAM 地址线/DRAM 地址线	
48	RCAS/RA12	DRAM 列地址/DRAM 地址线	
49	RCS/RRAS_	DRAM 片选/DRAM 行地址	
50	RRAS/RCAS_	DRAM 行地址/DRAM 列地址	
51	RA9/RWE_	DRAM 地址线/DRAM 写使能	
52	VCC2IO	电源	
53	RA12/RA0	DRAM 地址线/DRAM 地址线	
54	RA7/RA13	DRAM 地址线/DRAM 地址线	
55	RA5/RA9	DRAM 地址线/DRAM 地址线	
56	NC/RRESET_	空脚/复位	
57	RA3/RA7	DRAM 地址线/DRAM 地址线	
58	RA1/RA2	DRAM 地址线/DRAM 地址线	
59	RA10/RA5	DRAM 地址线/DRAM 地址线	
60	RBA1/RA3	DRAM 栈地址/DRAM 地址线	
61	RBA0/RBA2	DRAM 栈地址/DRAM 栈地址	
62	RBA2/RBA0	DRAM 栈地址/DRAM 栈地址	
63	RWE/RCS_	DRAM 写使能/DRAM 片选	
64	RCKE/RODT	DRAM 时钟使能/DRAM 片上终端控制	
65	VCCK	电源	
66	RVREF	参考电压	
67	RDQ4/RDQ4	DRAM 数据信号/DRAM 数据信号	
68	RDQ3/RDQ6	DRAM 数据信号/DRAM 数据信号	
69	VCC2IO	电源	
70	RDQ1/RDQ2	DRAM 数据信号/DRAM 数据信号	
71	RDQ6/RDQ0	DRAM 数据信号/DRAM 数据信号	
72	RDQ12/RDQ11	DRAM 数据信号/DRAM 数据信号	
73	RDQ9/RDQ9	DRAM 数据信号/DRAM 数据信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
74	VCC2IO	电源	
75	RDQ14/RDQ13	DRAM 数据信号/DRAM 数据信号	
76	RDQ11/RDQ15	DRAM 数据信号/DRAM 数据信号	
77	RDQM1/RDQM1	DRAM 数据掩膜信号/DRAM 数据掩膜信号	
78	VCCK	电源	
79	RDQS0/RDQS0	DRAM 数据选通信号/DRAM 数据选通信号	
80	RDQS0_/RDQS0_	DRAM 数据选通信号/DRAM 数据选通信号	
81	RDQM0/RDQM0	DRAM 数据掩膜信号/DRAM 数据掩膜信号	
82	VCC2IO	电源	
83	RDQS1/RDQS1	DRAM 数据选通信号/DRAM 数据选通信号	
84	RDQS1_/RDQS1_	DRAM 数据选通信号/DRAM 数据选通信号	
85	RDQ15/RDQ12	DRAM 数据信号/DRAM 数据信号	
86	RDQ8/RDQ14	DRAM 数据信号/DRAM 数据信号	
87	VCC2IO	电源	
88	RDQ10/RDQ10	DRAM 数据信号/DRAM 数据信号	
89	RDQ13/RDQ8	DRAM 数据信号/DRAM 数据信号	
90	RDQ7/RDQ1	DRAM 数据信号/DRAM 数据信号	
91	RDQ0/RDQ3	DRAM 数据信号/DRAM 数据信号	
92	VCC2IO	电源	
93	RDQ2/RDQ7	DRAM 数据信号/DRAM 数据信号	
94	RDQ5/RDQ5	DRAM 数据信号/DRAM 数据信号	
95	VCC2IO	电源	
96	RCLK0/RCLK0	DRAM 时钟信号/DRMA 时钟信号	
97	RCLK0_/RCLK0_	DRAM 时钟信号/DRAM 时钟信号	
98	VCCK	电源	该集成电路为 LCD 电视控制器，应用电路见附图 2-393（以应用在海尔 LE32 A320 液晶电视上为例）
99	JTDO	JTAG 测试端口数据输出	
100	JTCK	JTAG 测试端口时钟信号输入	
101	JTMS	JTAG 测试端口工作模式	
102	JTDI	JTAG 测试端口数据输入	
103	JTRST_	JTAG 测试端口复位	
104	OPWM0	优化脉宽调制	
105	VCC3IO	电源	
106	VCCK	电源	
107	USB_2P_DM1	USB 串行差分总线信号输入（负）	
108	USB_2P_DP1	USB 串行差分总线信号输入（正）	
109	USB_2P_DM0	USB 串行差分总线信号输入（负）	
110	USB_2P_DP0	USB 串行差分总线信号输入（正）	
111	AVDD33_USB_2P	电源	
112	USB_2P_VRT	参考电阻	
113	AVDD33_HDMI	电源	
114	RX_CB	数据通道输入	
115	RX_C	数据通道输入	
116	RX_0B	数据通道输入	
117	RX_0	数据通道输入	
118	RX_1B	数据通道输入	
119	RX_1	数据通道输入	
120	RX_2B	数据通道输入	
121	RX_2	数据通道输入	
122	AVDD12_HDMI	电源	
123	HDMI_CEC	HDMI 接口消费电子控制	
124	HDMI_SDA	HDMI 接口串行数据	
125	HDMI_SCL	HDMI 接口串行时钟	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
126	HDMI_HPD	HDMI 接口热插拔检测输出	
127	PWR5V	HDMI 信号源端的 5V 电源	
128	ORESET	复位信号	
129	OPCTRL5	控制端	
130	OPCTRL3	控制端	
131	OPCTRL4	控制端	
132	OPCTRL2	控制端	
133	AVDD33_PDM_STB	电源	
134	U0RX	接收信号	
135	U0TX	发送信号	
136	OIRI	输入到主芯片的遥控红外信号	
137	OPCTRL0	控制端	
138	OPCTRL1	控制端	
139	OPWRSB	待机控制	
140	VGA_SDA	串行数据线	
141	VGA_SCL	串行时钟线	
142	VCCK	电源	
143	ADIN0_SRV	ADC 输入_伺服数字	
144	ADIN1_SRV	ADC 输入_伺服数字	
145	ADIN2_SRV	ADC 输入_伺服数字	
146	ADIN3_SRV	ADC 输入_伺服数字	
147	ADIN4_SRV	ADC 输入_伺服数字	
148	AVDD10_LDO	电源	
149	AVDD33_VGA_STB	电源	
150	VSYNC	场同步信号	该集成电路为 LCD 电视控制器，应用电路见附图 2-393（以应用在海尔 LE32 A320 液晶电视上为例）
151	HSYNC	行同步信号	
152	BP	蓝+微分信号输入	
153	SOG	蓝同步	
154	GP	绿+微分信号输入	
155	COM	VGA 地	
156	RP	红+微分信号输入	
157	SOY1	亮度同步信号输入	
158	Y1P	亮度正微分信号输入	
159	COM1	YPbPr1 地	
160	PB1P	复合 Pb1 正微分信号输入	
161	PR1P	复合 Pr1 正微分信号输入	
162	SOY0	亮度同步信号输入	
163	Y0P	亮度正微分信号输入	
164	COM0	YPbPr0 地	
165	PB0P	复合 Pb0 正微分信号输入	
166	PR0P	复合 Pr0 正微分信号输入	
167	AVDD12_RGB	电源	
168	AVSS12_RGB	地	
169	VDAC_OUT2	DAC 输出电压	
170	VDAC_OUT1	DAC 输出电压	
171	AVDD33_VDAC	电源	
172	FS_VDAC	同步信号	
173	VCCK	电压输出数模转换器输出	
174	AVDD12_PLL	电源	
175	SC1	色度信号输入	
176	SY1	亮度信号输入	
177	SC0	色度信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
178	SY0	亮度信号输入	
179	CVBS1P	复合视频输入	
180	CVBS_COM	复合视频地	
181	CVBS0P	复合视频输入	
182	AVDD33_CVBS	电源	
183	AVDD12_DEMOD	电源	
184	ADCINP_DEMOD	ADC 输入（正）_解调器	
185	ADCINN_DEMOD	ADC 输入（负）_解调器	
186	AVDD33_IFPGA	电源	
187	AVSS12_DEMOD	地	
188	AVSS33_DEMOD	地	
189	AVDD33_DEMOD	电源	
190	XTALO	晶振输出	
191	XTALI	晶振输入	
192	AVDD33_XTAL_STB	电源	
193	LOUTP	左通道输出	
194	AIN0_R_AADC	音频信号输入（右）	
195	VMID_AADC	中级电压旁路	
196	AIN0_L_AADC	音频信号输入（左）	
197	AVDD33_AADC	电源	
198	AVDD33_DAC	电源	
199	AVSS33_DAC	地	
200	AL0_ADAC	左声道音频信号	
201	AL1_ADAC	左声道音频信号	
202	AR0_ADAC	右声道音频信号	该集成电路为 LCD 电视控制器，应用电路见附图 2-393（以应用在海尔 LE32 A320 液晶电视上为例）
203	AR1_ADAC	右声道音频信号	
204	VCCK	电源	
205	VCCK	电源	
206	ASPDIF	串行音频数据	
207	AOSDATA1	音频输出数据线	
208	AOBCK	音频输出位时钟	
209	AOMCLK	音频输出主时钟	
210	AOSDATA0	音频输出数据线	
211	AOLRCK	音频输出左右时钟	
212	IF_AGC	中频自动增益控制	
213	RF_AGC	射频自动增益控制	
214	DEMOD_RST	解调器_复位	
215	OSCL2	串行时钟信号	
216	OSDA2	串行数据信号	
217	DEMOD_TSCLK	解调器_测试链路时钟信号	
218	DEMOD_TSVAL	解调器_测试有效数据	
219	DEMOD_TSSYNC	解调器_测试同步字节指示	
220	DEMOD_TSDATA0	解调器_测试数据信号	
221	VCC3IO	电源	
222	VCCK	电源	
223	SPI_CLK	SPI_时钟信号	
224	SPI_DATA	SPI_数据信号	
225	SPI_CLE	SPI_命令锁存使能	
226	CI_INT	中断信号	
227	PDD0	数据信号	
228	PDD1	数据信号	
229	PDD2	数据信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
230	PDD3	数据信号	该集成电路为 LCD 电视控制器，应用电路见附图 2-393（以应用在海尔 LE32A320 液晶电视上为例）
231	PDD4	数据信号	
232	PDD5	数据信号	
233	PDD6	数据信号	
234	VCC3IO	电源	
235	PDD7	数据信号	
236	POCE0	芯片使能	
237	POOE	输出使能	
238	PARB	就绪/忙信号	
239	POCE1	芯片使能	
240	PACLE	命令锁存使能	
241	PAALE	地址锁存使能	
242	POWE	写使能	
243	GPIO13	通用输入与输出	
244	VCCK	电源	
245	VCC3IO	电源	
246	GPIO0	通用输入与输出	
247	GPIO1	通用输入与输出	
248	GPIO2	通用输入与输出	
249	GPIO10	通用输入与输出	
250	GPIO3	通用输入与输出	
251	GPIO11	通用输入与输出	
252	GPIO6	通用输入与输出	
253	GPIO12	通用输入与输出	
254	GPIO7	通用输入与输出	
255	GPIO8	通用输入与输出	
256	GPIO4	通用输入与输出	

（469）MT5325

引脚号	引脚符号	引 脚 功 能	备　注
H3	VCC2IO	电源	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
L3	VCC2IO_1	电源	
AF2	VCC2IO_2	电源	
AF1	VCC2IO_3	电源	
AC4	VCC2IO_4	电源	
U3	VCC2IO_5	电源	
W3	VCC2IO_6	电源	
AF3	VCC2IO_7	电源	
AE4	VCC2IO_8	电源	
F6	VCC2IO_9	电源	
G7	VCC2IO_10	电源	
F7	VCC2IO_11	电源	
AB4	DVSS	地	
D2	DVSS_13	地	
J14	DVSS_98	地	
T4	DVSS_14	地	
H4	DVSS_15	地	
K4	DVSS_16	地	
N4	DVSS_17	地	
W4	DVSS_18	地	
AD5	DVSS_99	地	
J8	MEMTP	存储器信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
H8	MEMTN	存储器信号	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
U7	RVREF	参考电压	
D1	RVREF_22	参考电压	
M5	ARCKE	DRAM 时钟使能信号	
L2	ARCLK1	DRAM 时钟信号	
L1	ARCLK1#_25	DRAM 时钟信号	
AE2	ARCLK0	DRAM 时钟信号	
AE1	ARCLK1#_27	DRAM 时钟信号	
M3	ARODT	DRAM 片上终端	
T2	ARRAS#_29	DRAM 行地址信号	
M4	ARCAS#_30	DRAM 列地址信号	
T1	ARCS#_31	DRAM 芯片选择	
N5	ARWE#_32	DRAM 写使能	
P2	ARRESET	DRAM 复位信号	
R4	ARBA0	DRAM 带地址信号	
P5	ARBA1	DRAM 带地址信号	
T3	ARBA2	DRAM 带地址信号	
J6	AVDD12_MEMPLL	电源	
K6	AVSS12_MEMPLL	地	
Y3	ARDQM0	DRAM 数据掩膜	
Y2	ARDQS0	DRAM 数据选通	
Y1	ARDQS0#_63	DRAM 数据选通	
V2	ARDQ0	DRAM 数据信号	
AB3	ARDQ1	DRAM 数据信号	
V1	ARDQ2	DRAM 数据信号	
AC1	ARDQ3	DRAM 数据信号	
U1	ARDQ4	DRAM 数据信号	
AC3	ARDQ5	DRAM 数据信号	
U2	ARDQ6	DRAM 数据信号	
AC2	ARDQ7	DRAM 数据信号	
W1	ARDQM1	DRAM 数据掩膜信号	
AB2	ARDQS1	DRAM 数据选通	
AB1	ARDQS1#_74	DRAM 数据选通	
AB6	ARDQ8	DRAM 数据信号	
AA5	ARDQ9	DRAM 数据信号	
AB5	ARDQ10	DRAM 数据信号	
Y4	ARDQ11	DRAM 数据信号	
AA3	ARDQ12	DRAM 数据信号	
W5	ARDQ13	DRAM 数据信号	
AA4	ARDQ14	DRAM 数据信号	
Y6	ARDQ15	DRAM 数据信号	
G3	ARDQM2	DRAM 数据掩膜	
G2	ARDQS2	DRAM 数据选通	
G1	ARDQ2#_41	DRAM 数据信号	
F2	ARDQ16	DRAM 数据信号	
J2	ARDQ17	DRAM 数据信号	
F3	ARDQ18	DRAM 数据信号	
J1	ARDQ19	DRAM 数据信号	
E4	ARDQ20	DRAM 数据信号	
K1	ARDQ21	DRAM 数据信号	
E3	ARDQ22	DRAM 数据信号	
K2	ARDQ23	DRAM 数据信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
F1	ARDQM3	DRAM 数据掩膜	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
H2	ARDQS3	DRAM 数据选通	
H1	ARDQS3#_52	DRAM 数据选通	
L4	ARDQ24	DRAM 数据信号	
H5	ARDQ25	DRAM 数据信号	
L5	ARDQ26	DRAM 数据信号	
G5	ARDQ27	DRAM 数据信号	
L7	ARDQ28	DRAM 数据信号	
G4	ARDQ29	DRAM 数据信号	
L6	ARDQ30	DRAM 数据信号	
H6	ARDQ31	DRAM 数据信号	
N3	ARA0	DRAM 地址信号	
U5	ARA1	DRAM 地址信号	
P4	ARA2	DRAM 地址信号	
N2	ARA3	DRAM 地址信号	
U4	ARA4	DRAM 地址信号	
R3	ARA5	DRAM 地址信号	
T6	ARA6	DRAM 地址信号	
P3	ARA7	DRAM 地址信号	
T5	ARA8	DRAM 地址信号	
P1	ARA9	DRAM 地址信号	
N6	ARA10	DRAM 地址信号	
R5	ARA11	DRAM 地址信号	
P6	ARA12	DRAM 地址信号	
N1	ARA13	DRAM 地址信号	
D3	REXTDN	DDR 外接电阻	
C3	RVREF	参考电压	
A8	BRCLK0	DRAM 时钟信号	
B8	BRCLK0#_2	DRAM 时钟信号	
A7	BRCKE	DRAM 时钟使能	
C1	BRODT	DRAM 片上终端控制	
E8	BRRAS#_5	DRAM 行地址信号	
E7	BRCAS#_6	DRAM 列地址信号	
C2	BRCS#_7	DRAM 芯片选择	
B1	BRBA0	DRAM 栈地址	
A6	BRBA1	DRAM 栈地址	
C7	BRBA2	DRAM 栈地址	
D7	BRWE#_11	DRAM 写使能	
C4	BRA13	DRAM 地址信号	
A4	BRA12	DRAM 地址信号	
B4	BRA11	DRAM 地址信号	
B7	BRA10	DRAM 地址信号	
A3	BRA9	DRAM 地址信号	
D5	BRA8	DRAM 地址信号	
B3	BRA7	DRAM 地址信号	
C5	BRA6	DRAM 地址信号	
B2	BRA5	DRAM 地址信号	
B6	BRA4	DRAM 地址信号	
A1	BRA3	DRAM 地址信号	
A2	BRA2	DRAM 地址信号	
C6	BRA1	DRAM 地址信号	
D6	BRA0	DRAM 地址信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
G14	DVSS	地	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
H14	DVSS_27	地	
F14	DVSS_28	地	
F10	DVSS_29	地	
E14	DVSS_61	地	
D14	DVSS_60	地	
C14	DVSS_59	地	
B14	DVSS_58	地	
A14	DVSS_57	地	
F9	DVSS_56	地	
E10	VCC2IO_55	电源	
D4	VCC2IO_54	电源	
E5	VCC2IO	电源	
E6	BRRESET	DRAM 复位信号	
D13	BRDQ15	DRAM 数据信号	
C9	BRDQ14	DRAM 数据信号	
C13	BRDQ13	DRAM 数据信号	
C10	BRDQ12	DRAM 数据信号	
A13	BRDQ11	DRAM 数据信号	
D8	BRDQ10	DRAM 数据信号	
B13	BRDQ9	DRAM 数据信号	
C8	BRDQ8	DRAM 数据信号	
A10	BRDQS1#_43	DRAM 数据选通	
B10	BRDQS1	DRAM 数据选通	
C12	BRDQM1	DRAM 数据掩膜	
D9	BRDQ7	DRAM 数据信号	
E12	BRDQ6	DRAM 数据信号	
E9	BRDQ5	DRAM 数据信号	
E13	BRDQ4	DRAM 数据信号	
D10	BRDQ3	DRAM 数据信号	
F13	BRDQ2	DRAM 数据信号	
D11	BRDQ1	DRAM 数据信号	
E11	BRDQ0	DRAM 数据信号	
A11	BRDQS0#_32	DRAM 数据选通	
B11	BRDQS0	DRAM 数据选通	
C11	BRDQM0	DRAM 数据掩膜	
AH6	AVDD33_USB_2P	电源	
AC12	AVSS33_USB_2P	地	
AH8	USB_2P_VRT	参考电阻	
AL7	USB_2P_DP0	USB 串行差分总线信号输入（正）	
AM7	USB_2P_DM0	USB 串行差分总线信号输入（负）	
AL6	USB_2P_DP1	USB 串行差分总线信号输入（正）	
AM6	USB_2P_DM1	USB 串行差分总线信号输入（负）	
M28	DPM	动态电源管理	
K31	FLK	闪烁控制信号	
F31	SOE	源极输出使能信号	
G32	POL	极性反转线模式输出源驱动器	
J32	VST	启动电压	
J31	VGH_EVEN	栅极高电压（偶数）	
G31	VGH_ODD	栅极高电压（奇数）	
G30	GCLK6	通用时钟	
K29	GCLK5	通用时钟	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
K28	GCLK4	通用时钟	
J30	GCLK3	通用时钟	
L32	GCLK2	通用时钟	
K32	GCLK1	通用时钟	
E22	AVDD12_VPLL	电源	
F20	AVSS12_VPLL	地	
F23	AVDD33_LVDSB	电源	
F18	AVDD33_LVDSA	电源	
M20	AVSS33_LVDSB	地	
M17	AVSS33_LVDSA	地	
B20	AO4N	LVDS TX 信号负数据输出（奇数）	
A20	AO4P	LVDS TX 信号正数据输出（奇数）	
B19	AO3N	LVDS TX 信号负数据输出（奇数）	
A19	AO3P	LVDS TX 信号正数据输出（奇数）	
B18	AOCKN	LVDS TX 信号负时钟（奇数）	
A18	AOCKP	LVDS TX 信号正时钟（奇数）	
B17	AO2N	LVDS TX 信号负数据输出（奇数）	
A17	AO2P	LVDS TX 信号正数据输出（奇数）	
B16	AO1N	LVDS TX 信号负数据输出（奇数）	
A16	AO1P	LVDS TX 信号正数据输出（奇数）	
B15	AO0N	LVDS TX 信号负数据输出（奇数）	
A15	AO0P	LVDS TX 信号正数据输出（奇数）	
E19	AE4N	LVDS TX 信号负数据输出（偶数）	
E20	AE4P	LVDS TX 信号正数据输出（偶数）	
C19	AE3N	LVDS TX 信号负数据输出（偶数）	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
D19	AE3P	LVDS TX 信号正数据输出（偶数）	
E17	AECKN	LVDS TX 信号负时钟（偶数）	
E18	AECKP	LVDS TX 信号正时钟（偶数）	
C17	AE2N	LVDS TX 信号负数据输出（偶数）	
D17	AE2P	LVDS TX 信号正数据输出（偶数）	
E15	AE1N	LVDS TX 信号负数据输出（偶数）	
E16	AE1P	LVDS TX 信号正数据输出（偶数）	
C15	AE0N	LVDS TX 信号负数据输出（偶数）	
D15	AE0P	LVDS TX 信号正数据输出（偶数）	
E27	BO4N	LVDS TX 信号负数据输出（奇数）	
E28	BO4P	LVDS TX 信号正数据输出（奇数）	
C27	BO3N	LVDS TX 信号负数据输出（奇数）	
D27	BO3P	LVDS TX 信号正数据输出（奇数）	
E26	BOCKN	LVDS TX 信号负时钟（奇数）	
E25	BOCKP	LVDS TX 信号正时钟（奇数）	
C25	BO2N	LVDS TX 信号负数据输出（奇数）	
D25	BO2P	LVDS TX 信号正数据输出（奇数）	
E23	BO1N	LVDS TX 信号负数据输出（奇数）	
E24	BO1P	LVDS TX 信号正数据输出（奇数）	
C23	BO0N	LVDS TX 信号负数据输出（奇数）	
D23	BO0P	LVDS TX 信号正数据输出（奇数）	
B32	BE4N	LVDS TX 信号负数据输出（偶数）	
A32	BE4P	LVDS TX 信号正数据输出（偶数）	
B31	BE3N	LVDS TX 信号负数据输出（偶数）	
A31	BE3P	LVDS TX 信号正数据输出（偶数）	
B30	BECKN	LVDS TX 信号负时钟（偶数）	
A30	BECKP	LVDS TX 信号正时钟（偶数）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
B29	BE2N	LVDS TX 信号负数据输出（偶数）	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
A29	BE2P	LVDS TX 信号正数据输出（偶数）	
B28	BE1N	LVDS TX 信号负数据输出（偶数）	
A28	BE1P	LVDS TX 信号正数据输出（偶数）	
B27	BE0N	LVDS TX 信号负数据输出（偶数）	
A27	BE0P	LVDS TX 信号正数据输出（偶数）	
B22	TXN0_VB1	TX 信号负数据（VB1）	
A22	TXP0_VB1	TX 信号正数据（VB1）	
B23	TXN1_VB1	TX 信号负数据（VB1）	
A23	TXP1_VB1	TX 信号正数据（VB1）	
B24	TXN2_VB1	TX 信号负数据（VB1）	
A24	TXP2_VB1	TX 信号正数据（VB1）	
B25	TXN3_VB1	TX 信号负数据（VB1）	
A25	TXP3_VB1	TX 信号正数据（VB1）	
B21	TXNA_EPI	TX 信号负数据（EPI）	
A21	TXPA_EPI	TX 信号正数据（EPI）	
B26	TXNB_EPI	TX 信号负数据（EPI）	
A26	TXPB_EPI	TX 信号正数据（EPI）	
D21	LOCKN	时钟锁定信号	
C21	HTPDN	热拔插	
F21	REXT_VB1	外接电阻	
F22	AVDD12_VB1A	电源	
G26	AVDD12_VB1B	电源	
F19	AVSS12_VB1A	地	
G24	AVSS12_VB1B	地	
AM32	AIN0_R_AADC	右声道音频输入（AADC）	
AM30	AIN0_L_AADC	左声道音频输入（AADC）	
AK29	AIN1_R_AADC	右声道音频输入（AADC）	
AK27	AIN1_L_AADC	左声道音频输入（AADC）	
AL32	AIN2_R_AADC	右声道音频输入（AADC）	
AL30	AIN2_L_AADC	左声道音频输入（AADC）	
AK28	AIN3_R_AADC	右声道音频输入（AADC）	
AL27	AIN3_L_AADC	左声道音频输入（AADC）	
AJ27	AIN4_R_AADC	右声道音频输入（AADC）	
AM27	AIN4_L_AADC	左声道音频输入（AADC）	
AL31	AIN5_R_AADC	右声道音频输入（AADC）	
AL29	AIN5_L_AADC	左声道音频输入（AADC）	
AM31	AIN6_R_AADC	右声道音频输入（AADC）	
AM29	AIN6_L_AADC	左声道音频输入（AADC）	
AJ29	AVDD33_AADC	电源	
AB22	AVSS33_AADC	地	
AH26	VMID_AADC	中级电压旁路（AADC）	
AF20	MPXP	音频频率输入（正）	
AG20	MPXN	音频频率输入（负）	
V27	AOSDATA0	音频输出数据	
V28	AOSDATA1	音频输出数据	
Y29	AOSDATA2	音频输出数据	
Y28	AOSDATA3	音频输出数据	
Y27	AOSDATA4	音频输出数据	
Y32	AOMCLK	音频输出主时钟	
Y30	AOLRCK	音频输出左右时钟	
Y31	AOBCK	音频输出位时钟	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AA31	ASPDIF	串行音频数据	
V26	ALIN	左声道音频输入	
Y22	AVSS33_DAC1	地	
AA22	AVSS33_DAC	地	
AF30	AVDD33_DAC1	电源	
AJ28	AVSS33_DAC	地	
AH30	AL3_ADAC	左声道音频信号（ADAC）	
AJ30	AR3_ADAC	右声道音频信号（ADAC）	
AG30	AL2_ADAC	左声道音频信号（ADAC）	
AG29	AR2_ADAC	右声道音频信号（ADAC）	
AG32	AL1_ADAC	左声道音频信号（ADAC）	
AG31	AR1_ADAC	右声道音频信号（ADAC）	
AJ31	AL0_ADAC	左声道音频信号（ADAC）	
AJ32	AR0_ADAC	右声道音频信号（ADAC）	
AM24	ADCINP_DEMOD	ADC 输入（正）_解调器	
AL24	ADCINN_DEMOD	ADC 输入（负）_解调器	
AJ24	AVDD33_DEMOD	电源	
AF23	AVDD33_IFPGA	电源	
AF22	AVSS33_DEMOD	地	
AK25	AVDD12_DEMOD	电源	
AH24	AVSS12_DEMOD	地	
W30	IF_AGC	中频自动增益控制	
W29	RF_AGC	射频自动增益控制	
AJ25	LOUTN	左声道输出（负）	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
AJ26	LOUTP	左声道输出（正）	
V32	TUNER_CLK	调谐器时钟信号	
V31	TUNER_DATA	调谐器数据信号	
AK21	SC0	色度信号输入	
AL22	SC1	色度信号输入	
AM21	SY0	亮度信号输入	
AM22	SY1	亮度信号输入	
AK22	CVBS2P	复合视频输入	
AJ23	CVBS1P	复合视频输入	
AK24	CVBS0P	复合视频输入	
AK23	CVBS_COM	复合视频地	
AH23	AVDD33_CVBS	电源	
AC21	AVSS33_CVBS	地	
AC19	AVSS33_VDAC	地	
AH20	AVDD33_VADC	电源	
AJ211	BYPASS1	旁路	
AJ221	BYPASS0	旁路	
AK20	VDAC_OUT2	DAC 输出电压	
AJ20	VDAC_OUT1	DAC 输出电压	
AL21	FS_VDAC	同步信号	
AC17	AVSS12_RGB	地	
AK18	AVDD12_RGB	地	
AL18	SOY0	亮度同步信号输入	
AM18	Y0P	亮度正微分信号输入	
AK19	PR0P	复合 Pr0 正微分信号输入	
AM19	PB0P	复合 Pb0 正微分信号输入	
AL19	COM0	YPbPr0 地	
AL16	SOY1	亮度同步信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AM16	Y1P	亮度正微分信号输入	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
AJ18	PR1P	复合 Pr1 正微分信号输入	
AK17	PB1P	复合 Pb1 正微分信号输入	
AJ17	COM1	YPbPr1 地	
AF14	VGA_SCL	串行时钟线	
AG14	VGA_SDA	串行数据线	
AK14	SOG	蓝同步	
AL15	COM	VGA 地	
AK13	BP	蓝+微分信号输入	
AK15	GP	绿+微分信号输入	
AM15	RP	红+微分信号输入	
AM13	VSYNC	场同步信号	
AL13	HSYNC	行同步信号	
AL10	RX_0	数据通道输入	
AM10	RX_0B	数据通道输入	
AL11	RX_1	数据通道输入	
AM11	RX_1B	数据通道输入	
AL12	RX_2	数据通道输入	
AM12	RX_2B	数据通道输入	
AL9	RX_C	数据通道输入	
AM9	RX_CB	数据通道输入	
AJ10	HDMI_CEC	HDMI 接口消费电子控制	
AK10	HDMI_HPD	HDMI 接口热插拔检测输出	
AJ9	HDMI_SCL	HDMI 接口串行时钟	
AK9	HDMI_SDA	HDMI 接口串行数据	
AG10	PWR5V	HDMI 信号源端的 5V 电源	
AG8	AVDD33_HDMI	电源	
AK11	AVDD12_HDMI	电源	
AC13	AVSS33_HDMI	地	
AH2	JTCK	JTAG 测试端口时钟信号输入	
AH4	JTDI	JTAG 测试端口数据输入	
AH1	JTDO	JTAG 测试端口数据输出	
AH3	JTMS	JTAG 测试端口工作模式	
AJ3	JTRST#_19	JTAG 测试端口复位	
AA29	OSDA0	串行数据信号	
AA30	OSCL0	串行时钟信号	
AB29	OSDA1	串行数据信号	
AB30	OSCL1	串行时钟信号	
AM26	XTALI	晶振输入	
AL26	XTALO	晶振输出	
AK26	AVDD33_XTAL_STB	电源	
AG23	AVSS33_XTAL	地	
AK16	AVDD33_VGA_STB	电源	
AC15	AVSS33_VGA_STB	地	
AG19	AVDD12_PLL	电源	
AC20	AVSS12_PLL	地	
AH16	AVDD10_LDO	电源	
AA15	VCCK_79	电源	
N12	VCCK_78	电源	
AA11	VCCK_77	电源	
AA17	VCCK_84	电源	
AA12	VCCK_76	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AB13	VCCK_75	电源	
V11	VCCK_74	电源	
AA19	VCCK_73	电源	
Y11	VCCK_72	电源	
AB18	VCCK_71	电源	
AB17	VCCK_70	电源	
L14	VCCK_69	电源	
L12	VCCK_68	电源	
M14	VCCK_67	电源	
L16	VCCK_66	电源	
P11	VCCK_65	电源	
P21	VCCK_64	电源	
N11	VCCK_63	电源	
AB15	VCCK_62	电源	
N21	VCCK_61	电源	
M12	VCCK_60	电源	
P12	VCCK_59	电源	
T11	VCCK_83	电源	
T20	VCCK_85	电源	
Y12	VCCK_82	电源	
AB19	VCCK_58	电源	
Y21	VCCK_57	电源	
U22	VCCK_56	电源	
T21	VCCK_55	电源	
Y20	VCCK_54	电源	
V12	VCCK_53	电源	
AG5	VCCK_52	电源	
AG4	VCCK_51	电源	
AG3	VCCK_50	电源	
AG2	VCCK_49	电源	
AG1	VCCK	电源	
AF9	VCC3IO_81	电源	
AF10	VCC3IO_80	电源	
N23	VCC3IO_47	电源	
M23	VCC3IO_46	电源	
L23	VCC3IO_45	电源	
L22	VCC3IO_44	电源	
AE10	VCC3IO_43	电源	
AE9	VCC3IO_42	电源	
M22	VCC3IO	电源	
F29	FSRC_WR	熔断写控制	
AG13	OIRI	输入到主芯片的遥控红外信号	
AH13	ORESET#_30	复位信号	
AF13	OPWRSB	待机控制	
AK1	PAALE	地址锁存使能	
AK2	PACLE	命令锁存使能	
AM1	PARB#_2	就绪/忙信号	
AL2	PDD0	数据信号	
AM2	PDD1	数据信号	
AL3	PDD2	数据信号	
AM3	PDD3	数据信号	
AK4	PDD4	数据信号	

该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AJ5	PDD5	数据信号	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
AK5	PDD6	数据信号	
AL5	PDD7	数据信号	
AL1	POCE0#_0	芯片使能	
AM5	POCE1#_4	芯片使能	
AK3	POOE#_1	输出使能	
AJ4	POWE#_6	写使能	
AC30	U1TX	发送信号	
AC31	U1RX	接收信号	
AJ13	U0RX	发送信号	
AH14	U0TX	接收信号	
AK6	GPIO0	通用输入与输出	
AJ6	GPIO1	通用输入与输出	
AK7	GPIO2	通用输入与输出	
AH7	GPIO3	通用输入与输出	
AH10	GPIO4	通用输入与输出	
AK8	GPIO5	通用输入与输出	
AJ8	GPIO6	通用输入与输出	
AD27	GPIO7	通用输入与输出	
AD28	GPIO8	通用输入与输出	
N27	GPIO9	通用输入与输出	
N28	GPIO10	通用输入与输出	
N29	GPIO11	通用输入与输出	
L29	GPIO12	通用输入与输出	
K30	GPIO13	通用输入与输出	
L28	GPIO14	通用输入与输出	
E29	GPIO15	通用输入与输出	
D32	GPIO16	通用输入与输出	
E30	GPIO17	通用输入与输出	
D30	GPIO18	通用输入与输出	
C30	GPIO19	通用输入与输出	
D29	GPIO20	通用输入与输出	
C29	GPIO21	通用输入与输出	
C32	GPIO22	通用输入与输出	
C31	GPIO23	通用输入与输出	
AF14	OPCTRL0	控制端	
AG12	OPCTRL1	控制端	
AJ11	OPCTRL2	控制端	
AH12	OPCTRL3	控制端	
AK12	OPCTRL4	控制端	
AJ12	OPCTRL5	控制端	
AF12	OPCTRL6	控制端	
AG17	ADIN0_SRV	ADC 输入_伺服数字	
AG16	ADIN1_SRV	ADC 输入_伺服数字	
AF17	ADIN2_SRV	ADC 输入_伺服数字	
AF18	ADIN3_SRV	ADC 输入_伺服数字	
AH17	ADIN4_SRV	ADC 输入_伺服数字	
AF19	ADIN5_SRV	ADC 输入_伺服数字	
AA28	PHYLED1	PHY 地址信号/LED 信号	
AB28	PHYLED0	PHY 地址信号/LED 信号	
AA32	REXT	外接电阻	
AF32	TANA_1	TANA 信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AF31	TANA_0	TANA 信号	
AD31	TXVN_1	差分数据发送端（负）	
AD32	TXVP_1	差分数据发送端（正）	
AE31	TXVN_0	差分数据发送端（负）	
AE32	TXVP_0	差分数据发送端（正）	
V22	AVSS33_LD	地	
W22	AVSS33_REC	地	
AG28	AVSS33_COM	地	
W23	AVSS12_COM	地	
AF29	AVSS12_REC	地	
AC29	AVDD33_LD	电源	
AC28	AVDD33_REC	电源	
AC27	AVDD33_COM	电源	
AD30	AVDD12_COM	电源	
AE30	AVDD12_REC	电源	
F30	LDM_DI	低字数据掩膜_数据输入	
D31	LDM_DO	低字数据掩膜_数据输出	
F32	LDM_VSYNC	低字数据掩膜_场同步信号	
E31	LDM_CLK	低字数据掩膜_时钟信号	
E32	LDM_CS	低字数据掩膜_芯片选择	
N30	SD_CLK	串行数据时钟信号	
N31	SD_CMD	串行数据命令线	
L31	SD_D3	串行数据线	
L30	SD_D2	串行数据线	
M30	SD_D1	串行数据线	
N32	SD_D0	串行数据线	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
AA26	OPWM0	优化脉冲宽度调制	
AC32	OPWM1	优化脉冲宽度调制	
AA27	OPWM2	优化脉冲宽度调制	
U31	DEMOD_RST	解调器_复位	
P29	CI_INT	中断信号	
P28	SPI_CLE	SPI_命令锁存使能	
P32	SPI_DATA	SPI_数据信号	
P31	SPI_CLK	SPI_时钟信号	
P30	SPI_CLK1	SPI_时钟信号	
R32	PVR_TSDATA1	测试数据	
R31	PVR_TSDATA0	测试数据	
R28	PVR_TSSYNC	测试同步信号	
T28	PVR_TSVAL	测试有效数据	
R29	PVR_TSCLK	测试时钟信号	
T29	CI_TSDATA0	测试数据信号	
U28	CI_TSSYNC	测试同步信号	
T27	CI_TSVAL	测试有效数据	
U29	CI_TSCLK	测试时钟信号	
U30	DEMOD_TSDATA0	测试数据信号	
V30	DEMOD_TSSYNC	测试同步信号	
V29	DEMOD_TSVAL	测试有效数据	
U32	DEMOD_TSCLK	测试时钟信号	
AA14	DVSS	地	
AD3	DVSS_1	地	
AD4	DVSS_2	地	
R11	DVSS_3	地	
U11	DVSS_4	地	
AA16	DVSS_5	地	
AA20	DVSS_6	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
T12	DVSS_7	地	
AA18	DVSS_8	地	
AB12	DVSS_9	地	
W19	DVSS_67	地	
Y19	DVSS_66	地	
AB21	DVSS_65	地	
N20	DVSS_64	地	
R20	DVSS_114	地	
U20	DVSS_63	地	
V20	DVSS_62	地	
W20	DVSS_61	地	
M13	DVSS_60	地	
AB20	DVSS_59	地	
M15	DVSS_58	地	
R21	DVSS_57	地	
W21	DVSS_56	地	
AA21	DVSS_55	地	
N13	DVSS_10	地	
P13	DVSS_11	地	
R13	DVSS_12	地	
T13	DVSS_13	地	
U13	DVSS_14	地	
V13	DVSS_15	地	
W13	DVSS_16	地	
Y13	DVSS_17	地	
AA13	DVSS_18	地	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
N14	DVSS_19	地	
P14	DVSS_20	地	
R14	DVSS_21	地	
T14	DVSS_22	地	
U14	DVSS_23	地	
V14	DVSS_24	地	
W14	DVSS_25	地	
Y14	DVSS_26	地	
U12	DVSS_27	地	
N15	DVSS_28	地	
P15	DVSS_29	地	
AF28	DVSS_88	地	
AF25	DVSS_89	地	
AE26	DVSS_95	地	
AE27	DVSS_96	地	
F28	DVSS_99	地	
L27	DVSS_100	地	
AD26	DVSS_102	地	
AE25	DVSS_103	地	
AB11	DVSS_105	地	
AB14	DVSS_106	地	
L11	DVSS_108	地	
M11	DVSS_109	地	
P20	DVSS_110	地	
R12	DVSS_111	地	
L15	DVSS_116	地	
U21	DVSS_112	地	
W11	DVSS_113	地	
AH29	DVSS_115	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AF8	DVSS_107	地	
AH27	DVSS_104	地	
AG26	DVSS_101	地	
AF16	DVSS_98	地	
AH28	DVSS_97	地	
AK30	DVSS_91	地	
AK31	DVSS_92	地	
M19	DVSS_94	地	
AK32	DVSS_93	地	
AG27	DVSS_90	地	
AF27	DVSS_87	地	
AF26	DVSS_86	地	
R15	DVSS_30	地	
T15	DVSS_31	地	
U15	DVSS_32	地	
V15	DVSS_33	地	
W15	DVSS_34	地	
Y15	DVSS_35	地	
M16	DVSS_36	地	
N16	DVSS_37	地	
P16	DVSS_38	地	
R16	DVSS_39	地	
T16	DVSS_40	地	
U16	DVSS_41	地	
V16	DVSS_42	地	
W16	DVSS_43	地	该集成电路是 LCD 电视主控芯片，应用在海信 LED43K510G3D、LED48K510G3D、LED55K510G3D，8K86 机心等液晶电视上。应用电路见附图 2-394
Y16	DVSS_44	地	
AB16	DVSS_45	地	
N17	DVSS_46	地	
P17	DVSS_47	地	
R17	DVSS_48	地	
T17	DVSS_49	地	
U17	DVSS_50	地	
V17	DVSS_51	地	
W17	DVSS_52	地	
Y17	DVSS_53	地	
N18	DVSS_54	地	
W12	DVSS_85	地	
R26	DVSS_84	地	
R27	DVSS_83	地	
L13	DVSS_82	地	
P18	DVSS_81	地	
R18	DVSS_80	地	
T18	DVSS_79	地	
U18	DVSS_78	地	
V18	DVSS_77	地	
W18	DVSS_76	地	
Y18	DVSS_75	地	
V21	DVSS_74	地	
N19	DVSS_73	地	
P19	DVSS_72	地	
R19	DVSS_71	地	
T19	DVSS_70	地	
U19	DVSS_69	地	
V19	DVSS_68	地	

（470）MT5326

引脚号	引脚符号	引 脚 功 能	备 注
AC1	DDRV	DDR 存储器电压	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
AC2	DDRV	DDR 存储器电压	
A3	DDRV	DDR 存储器电压	
A4	DDRV	DDR 存储器电压	
B4	DDRV	DDR 存储器电压	
C4	DDRV	DDR 存储器电压	
D4	DDRV	DDR 存储器电压	
B3	DDRV	DDR 存储器电压	
C3	DDRV	DDR 存储器电压	
AC3	DDRV	DDR 存储器电压	
AC4	DDRV	DDR 存储器电压	
G10	MEMTP	存储器信号	
G9	MEMTN	存储器信号	
G13	RVREF_B	参考电压	
G21	RVREF_A	参考电压	
F10	ARCKE	DRAM 时钟使能信号	
D9	ARCLK1	DRAM 时钟信号	
C9	ARCLK1#	DRAM 时钟信号	
A20	ARCLK0	DRAM 时钟信号	
A21	ARCLK0#	DRAM 时钟信号	
E18	ARODT	DRAM 片上终端	
F17	ARRAS#	DRAM 行地址信号	
E17	ARCAS#	DRAM 列地址信号	
E16	ARCS#	DRAM 芯片选择	
D14	ARWE#	DRAM 写使能	
B14	ARRESET	DRAM 复位信号	
A13	ARBA0	DRAM 带地址信号	
G11	ARBA1	DRAM 带地址信号	
D16	ARBA2	DRAM 带地址信号	
F18	ARCSX#	DRAM 芯片选择	
C15	ARA14	DRAM 地址信号	
A15	ARA13	DRAM 地址信号	
F13	ARA12	DRAM 地址信号	
C14	ARA11	DRAM 地址信号	
F11	ARA10	DRAM 地址信号	
E15	ARA9	DRAM 地址信号	
D13	ARA8	DRAM 地址信号	
B15	ARA7	DRAM 地址信号	
E14	ARA6	DRAM 地址信号	
F16	ARA5	DRAM 地址信号	
E13	ARA4	DRAM 地址信号	
B13	ARA3	DRAM 地址信号	
A14	ARA2	DRAM 地址信号	
F14	ARA1	DRAM 地址信号	
F15	ARA0	DRAM 地址信号	
P21	DVSS	地	
R1	DVSS	地	
N15	AVSS33_MEMPLL	地	
N14	AVDD33_MEMPLL	电源	
B10	ARDQ31	DRAM 数据信号	
B7	ARDQ30	DRAM 数据信号	
C10	ARDQ29	DRAM 数据信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
C7	ARDQ28	DRAM 数据信号	
C11	ARDQ27	DRAM 数据信号	
D7	ARDQ26	DRAM 数据信号	
D10	ARDQ25	DRAM 数据信号	
C6	ARDQ24	DRAM 数据信号	
D8	ARDQS3#	DRAM 数据选通	
C8	ARDQS3	DRAM 数据选通	
E10	ARDQM3	DRAM 数据掩膜	
B5	ARDQ23	DRAM 数据信号	
A12	ARDQ22	DRAM 数据信号	
A5	ARDQ21	DRAM 数据信号	
C13	ARDQ20	DRAM 数据信号	
C5	ARDQ19	DRAM 数据信号	
B12	ARDQ18	DRAM 数据信号	
D6	ARDQ17	DRAM 数据信号	
C12	ARDQ16	DRAM 数据信号	
A9	ARDQS2#	DRAM 数据选通	
B9	ARDQS2	DRAM 数据选通	
A7	ARDQM2	DRAM 数据掩膜	
C22	ARDQ15	DRAM 数据信号	
D19	ARDQ14	DRAM 数据信号	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
D22	ARDQ13	DRAM 数据信号	
D20	ARDQ12	DRAM 数据信号	
B23	ARDQ11	DRAM 数据信号	
D17	ARDQ10	DRAM 数据信号	
A23	ARDQ9	DRAM 数据信号	
A17	ARDQ8	DRAM 数据信号	
C20	ARDQS1#	DRAM 数据选通	
B20	ARDQS	DRAM 数据选通	
D21	ARDQM1	DRAM 数据掩膜	
D15	ARDQ7	DRAM 数据信号	
C24	ARDQ6	DRAM 数据信号	
C16	ARDQ5	DRAM 数据信号	
D24	ARDQ4	DRAM 数据信号	
C17	ARDQ3	DRAM 数据信号	
D23	ARDQ2	DRAM 数据信号	
B17	ARDQ1	DRAM 数据信号	
C23	ARDQ0	DRAM 数据信号	
B21	ARDQS0#	DRAM 数据选通	
C21	ARDQS0	DRAM 数据选通	
C19	ARDQM0	DRAM 数据掩膜	
P13	RVREF_C	参考电压	
V7	RVREF_D	参考电压	
F4	BRCLK0	DRAM 时钟信号	
F3	BRCLK0#	DRAM 时钟信号	
V4	BRCLK1	DRAM 时钟信号	
V3	BRCLK1#	DRAM 时钟信号	
P6	BRCKE	DRAM 时钟使能	
H6	BRODT	DRAM 片上终端控制	
H4	BRRAS#	DRAM 行地址信号	
H5	BRCAS#	DRAM 列地址信号	
K3	BRCS#	DRAM 芯片选择	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
N1	BRBA0	DRAM 栈地址	
P5	BRBA1	DRAM 栈地址	
K4	BRBA2	DRAM 栈地址	
L4	BRWE	DRAM 写使能	
L5	BRA14	DRAM 地址信号	
M4	BRA13	DRAM 地址信号	
N5	BRA12	DRAM 地址信号	
M5	BRA11	DRAM 地址信号	
P4	BRA10	DRAM 地址信号	
M3	BRA9	DRAM 地址信号	
L6	BRA8	DRAM 地址信号	
L3	BRA7	DRAM 地址信号	
N4	BRA6	DRAM 地址信号	
K5	BRA5	DRAM 地址信号	
N6	BRA4	DRAM 地址信号	
N2	BRA3	DRAM 地址信号	
M1	BRA2	DRAM 地址信号	
N3	BRA1	DRAM 地址信号	
K6	BRA0	DRAM 地址信号	
G5	BRCSX#	DRAM 芯片选择	
D5	DDRV	存储器电压	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
E5	DDRV	存储器电压	
T5	DDRV	存储器电压	
V5	DDRV	存储器电压	
U5	DDRV	存储器电压	
E6	DDRV	存储器电压	
F6	DDRV	存储器电压	
G6	DDRV	存储器电压	
U6	DDRV	存储器电压	
T6	DDRV	存储器电压	
AC5	DDRV	存储器电压	
F7	DDRV	存储器电压	
G7	DDRV	存储器电压	
AC6	DDRV	存储器电压	
N7	DDRV	存储器电压	
P7	DDRV	存储器电压	
V6	DDRV	存储器电压	
J10	DDRV	存储器电压	
H10	DDRV	存储器电压	
H13	DDRV	存储器电压	
E20	DDRV	存储器电压	
F20	DDRV	存储器电压	
G20	DDRV	存储器电压	
G15	DDRV	存储器电压	
G18	DDRV	存储器电压	
D25	DDRV	存储器电压	
C25	DDRV	存储器电压	
B25	DDRV	存储器电压	
A25	DDRV	存储器电压	
H7	DDRV	存储器电压	
H8	DDRV	存储器电压	
J8	DDRV	存储器电压	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
D26	DVSS	地	
C26	DVSS	地	
B26	DVSS	地	
A26	DVSS	地	
E25	DVSS	地	
G22	DVSS	地	
G19	DVSS	地	
F19	DVSS	地	
E19	DVSS	地	
D18	DVSS	地	
C18	DVSS	地	
B18	DVSS	地	
A18	DVSS	地	
F12	DVSS	地	
E12	DVSS	地	
E24	DDRV	存储器电压	
G23	DDRV	存储器电压	
F23	DDRV	存储器电压	
G24	DDRV	存储器电压	
F24	DDRV	存储器电压	
E23	DDRV	存储器电压	
M2	BRRESET	DRAM 复位信号	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
U2	BRDQ31	DRAM 数据信号	
Y2	BRDQ30	DRAM 数据信号	
U3	BRDQ29	DRAM 数据信号	
Y3	BRDQ28	DRAM 数据信号	
T3	BRDQ27	DRAM 数据信号	
AA4	BRDQ26	DRAM 数据信号	
U4	BRDQ25	DRAM 数据信号	
AA3	BRDQ24	DRAM 数据信号	
W4	BRDQS3#	DRAM 数据选通	
W3	BRDQS3	DRAM 数据选通	
U1	BRDQM3	DRAM 数据掩膜	
AB2	BRDQ23	DRAM 数据信号	
P1	BRDQ22	DRAM 数据信号	
AB1	BRDQ21	DRAM 数据信号	
P3	BRDQ20	DRAM 数据信号	
AB3	BRDQ19	DRAM 数据信号	
P2	BRDQ18	DRAM 数据信号	
AB4	BRDQ17	DRAM 数据信号	
T4	BRDQ16	DRAM 数据信号	
V1	BRDQS2#	DRAM 数据选通	
V2	BRDQS2	DRAM 数据选通	
Y1	BRDQM2	DRAM 数据掩膜	
D2	BRDQ15	DRAM 数据信号	
G4	BRDQ14	DRAM 数据信号	
C1	BRDQ13	DRAM 数据信号	
G3	BRDQ12	DRAM 数据信号	
D3	BRDQ11	DRAM 数据信号	
H3	BRDQ10	DRAM 数据信号	
B1	BRDQ9	DRAM 数据信号	
J3	BRDQ8	DRAM 数据信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
F2	BRDQS1#	DRAM 数据选通	
F1	BRDQS1	DRAM 数据选通	
D1	BRDQM1	DRAM 数据掩膜	
K2	BRDQ7	DRAM 数据信号	
A2	BRDQ6	DRAM 数据信号	
K1	BRDQ5	DRAM 数据信号	
C2	BRDQ4	DRAM 数据信号	
J2	BRDQ3	DRAM 数据信号	
B2	BRDQ2	DRAM 数据信号	
J1	BRDQ1	DRAM 数据信号	
A1	BRDQ0	DRAM 数据信号	
E3	BRDQS0#	DRAM 数据选通	
E4	BRDQS0	DRAM 数据选通	
G2	BRDQM0	DRAM 数据掩膜	
F27	TCON0	TCON 信号	
E27	TCON1	TCON 信号	
F30	TCON2	TCON 信号	
F29	TCON3	TCON 信号	
B27	TCON4	TCON 信号	
A27	TCON5	TCON 信号	
B28	TCON6	TCON 信号	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
A28	TCON7	TCON 信号	
C28	TCON8	TCON 信号	
D28	TCON9	TCON 信号	
E28	TCON10	TCON 信号	
F28	TCON11	TCON 信号	
B29	TCON12	TCON 信号	
AG6	AVDD12_LVDS_1	电源	
AJ6	AVDD12_LVDS_2	电源	
AF6	AVDD12_VPLL	电源	
AE6	AVDD33_LVDSB	电源	
AH7	AVDD33_LVDSA	电源	
AJ5	AVSS12_LVDS_2	地	
AG5	AVSS12_LVDS_1	地	
AF5	AVSS12_VPLL	地	
AE5	AVSS33_LVDSB	地	
AH5	AVSS33_LVDSA	地	
AG7	REXT_VPLL	外接电阻	
AR3	AO4N	LVDS TX 信号负数据输出（奇数）	
AP3	AO4P	LVDS TX 信号正数据输出（奇数）	
AR4	AO3N	LVDS TX 信号负数据输出（奇数）	
AP4	AO3P	LVDS TX 信号正数据输出（奇数）	
AU4	AOCKN	LVDS TX 信号负时钟（奇数）	
AT4	AOCKP	LVDS TX 信号正时钟（奇数）	
AR5	AO2N	LVDS TX 信号负数据输出（奇数）	
AP5	AO2P	LVDS TX 信号正数据输出（奇数）	
AR6	AO1N	LVDS TX 信号负数据输出（奇数）	
AP6	AO1P	LVDS TX 信号正数据输出（奇数）	
AU6	AO0N	LVDS TX 信号负数据输出（奇数）	
AT6	AO0P	LVDS TX 信号正数据输出（奇数）	
AM4	AE4N	LVDS TX 信号负数据输出（偶数）	
AM3	AE4P	LVDS TX 信号正数据输出（偶数）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AN2	AE3N	LVDS TX 信号负数据输出(偶数)	
AN1	AE3P	LVDS TX 信号正数据输出(偶数)	
AP2	AECKN	LVDS TX 信号负时钟（偶数）	
AP1	AECKP	LVDS TX 信号正时钟（偶数）	
AR2	AE2N	LVDS TX 信号负数据输出(偶数)	
AR1	AE2P	LVDS TX 信号正数据输出(偶数)	
AU1	AE1N	LVDS TX 信号负数据输出(偶数)	
AT1	AE1P	LVDS TX 信号正数据输出(偶数)	
AU2	AE0N	LVDS TX 信号负数据输出(偶数)	
AT2	AE0P	LVDS TX 信号正数据输出(偶数)	
AH4	BO4N	LVDS TX 信号负数据输出(奇数)	
AH3	BO4P	LVDS TX 信号正数据输出(奇数)	
AJ2	BO3N	LVDS TX 信号负数据输出(奇数)	
AJ1	BO3P	LVDS TX 信号正数据输出(奇数)	
AJ4	BOCKN	LVDS TX 信号负时钟（奇数）	
AJ3	BOCKP	LVDS TX 信号正时钟（奇数）	
AK4	BO2N	LVDS TX 信号负数据输出(奇数)	
AK3	BO2P	LVDS TX 信号正数据输出(奇数)	
AL2	BO1N	LVDS TX 信号负数据输出(奇数)	
AL1	BO1P	LVDS TX 信号正数据输出(奇数)	
AL4	BO0N	LVDS TX 信号负数据输出(奇数)	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
AL3	BO0P	LVDS TX 信号正数据输出(奇数)	
AD2	BE4N	LVDS TX 信号负数据输出(偶数)	
AD1	BE4P	LVDS TX 信号正数据输出(偶数)	
AE2	BE3N	LVDS TX 信号负数据输出(偶数)	
AE1	BE3P	LVDS TX 信号正数据输出(偶数)	
AE4	BECKN	LVDS TX 信号负时钟（偶数）	
AE3	BECKP	LVDS TX 信号正时钟（偶数）	
AF4	BE2N	LVDS TX 信号负数据输出(偶数)	
AF3	BE2P	LVDS TX 信号正数据输出(偶数)	
AG2	BE1N	LVDS TX 信号负数据输出(偶数)	
AG1	BE1P	LVDS TX 信号正数据输出(偶数)	
AG4	BE0N	LVDS TX 信号负数据输出(偶数)	
AG3	BE0P	LVDS TX 信号正数据输出(偶数)	
AU37	AIN0_R_AADC	右声道音频输入（AADC）	
AU35	AIN0_L_AADC	左声道音频输入（AADC）	
AT35	AIN1_R_AADC	右声道音频输入（AADC）	
AT37	AIN1_L_AADC	左声道音频输入（AADC）	
AU36	AIN2_R_AADC	右声道音频输入（AADC）	
AP34	AIN2_L_AADC	左声道音频输入（AADC）	
AT36	AIN3_R_AADC	右声道音频输入（AADC）	
AR37	AIN3_L_AADC	左声道音频输入（AADC）	
AR33	AIN4_R_AADC	右声道音频输入（AADC）	
AP32	AIN4_L_AADC	左声道音频输入（AADC）	
AR36	AIN5_R_AADC	右声道音频输入（AADC）	
AP37	AIN5_L_AADC	左声道音频输入（AADC）	
AR35	AIN6_R_AADC	右声道音频输入（AADC）	
AP36	AIN6_L_AADC	左声道音频输入（AADC）	
AL31	AVDD33_AADC	电源	
AJ28	AVSS33_AADC	地	
AJ27	VMID_AADC	中级电压旁路（AADC）	
AN28	MPXP	音频频率输入（正）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AN9	AOSDATA0	音频输出数据	
AN10	AOSDATA1	音频输出数据	
AN11	AOSDATA2	音频输出数据	
AM11	AOSDATA3	音频输出数据	
AM10	AOSDATA4	音频输出数据	
AM12	AOMCLK	音频输出主时钟	
AP11	AOLRCK	音频输出左右时钟	
AR11	AOBCK	音频输出位时钟	
Y32	ASPDIF1	串行音频数据	
AR16	ASPDIF0	串行音频数据	
Y33	ALIN	左声道音频输入	
AE30	AVSS33_DAC1	地	
AK30	AVSS33_DAC	地	
AF30	AVDD33_DAC1	电源	
AG30	AVDD33_DAC	电源	
AM35	AL3_ADAC	左声道音频信号（ADAC）	
AM36	AR3_ADAC	右声道音频信号（ADAC）	
AM33	AL2_ADAC	左声道音频信号（ADAC）	
AM37	AR2_ADAC	右声道音频信号（ADAC）	
AM34	AL1_ADAC	左声道音频信号（ADAC）	
AM32	AR1_ADAC	右声道音频信号（ADAC）	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
AN34	AL0_ADAC	左声道音频信号（ADAC）	
AN35	AR0_ADAC	右声道音频信号（ADAC）	
AU32	ADCINP_DEMOD	ADC 输入（正）_解调器	
AT32	ADCINN_DEMOD	ADC 输入（负）_解调器	
AD22	AVDD33_DEMOD	电源	
AL27	AVDD12_DEMOD	电源	
AM28	AVSS33_DEMOD	地	
AJ26	AVSS12_DEMOD	地	
U35	IF_AGC	中频自动增益控制	
U34	RF_AGC	射频自动增益控制	
AP31	LOUTN	左声道输出（负）	
AN30	LOUTP	左声道输出（正）	
V35	OSCL2	调谐器时钟信号	
V34	OSDA2	调谐器数据信号	
AP28	SC0	色度信号输入	
AR29	SY0	亮度信号输入	
AT30	CVBS3P	复合视频输入	
AR30	CVBS2P	复合视频输入	
AR31	CVBS1P	复合视频输入	
AN29	CVBS0P	复合视频输入	
AP30	CVBS_COM	复合视频地	
AK24	AVDD33_CVBS_1	电源	
AK25	AVDD33_CVBS_2	电源	
AL25	AVSS33_CVBS_1	地	
AM26	AVSS33_CVBS_2	地	
AL24	AVSS33_VDAC	地	
AJ21	AVSS12_RGB	地	
AJ22	AVSS33_VDAC_BG	地	
AD19	AVDD12_RGB	电源	
AD21	AVDD33_VDAC	电源	
AD20	AVDD33_VDAC_BG	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AP29	VDACY_OUT	DAC 输出电压	
AU30	VDACX_OUT	DAC 输出电压	
AR27	SOY0	亮度同步信号输入	
AP27	Y0P	亮度正微分信号输入	
AR28	PR0P	复合 Pr0 正微分信号输入	
AT28	PB0P	复合 Pb0 正微分信号输入	
AU28	COM0	YPbPr0 地	
AP25	SOY1	亮度同步信号输入	
AU26	Y1P	亮度正微分信号输入	
AP26	PR1P	复合 Pr1 正微分信号输入	
AR26	PB1P	复合 Pb1 正微分信号输入	
AT26	COM1	YPbPr1 地	
AP22	VGA_SCL	串行时钟线	
AR22	VGA_SDA	串行数据线	
AT24	SOG	蓝同步	
AP24	COM	VGA 地	
AU24	BP	蓝+微分信号输入	
AR24	GP	绿+微分信号输入	
AR25	RP	红+微分信号输入	
AM25	VSYNC	场同步信号	
AN25	HSYNC	行同步信号	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
AA32	HDMI_CEC	HDMI 接口消费电子控制	
AG33	HDMI_0_SCL	HDMI 接口串行时钟	
AE33	HDMI_1_SCL	HDMI 接口串行时钟	
AC33	HDMI_2_SCL	HDMI 接口串行时钟	
AH32	HDMI_3_SCL	HDMI 接口串行时钟	
AF33	HDMI_0_SDA	HDMI 接口串行数据	
AD33	HDMI_1_SDA	HDMI 接口串行数据	
AB33	HDMI_2_SDA	HDMI 接口串行数据	
AH33	HDMI_3_SDA	HDMI 接口串行数据	
AG31	HDMI_0_PWR5V	HDMI 接口信号源端的 5V 电源	
AE31	HDMI_1_PWR5V	HDMI 接口信号源端的 5V 电源	
AC31	HDMI_2_PWR5V	HDMI 接口信号源端的 5V 电源	
AH31	HDMI_3_PWR5V	HDMI 接口信号源端的 5V 电源	
AG32	HDMI_0_HPD	HDMI 接口热插拔检测输出	
AE32	HDMI_1_HPD	HDMI 接口热插拔检测输出	
AC32	HDMI_2_HPD	HDMI 接口热插拔检测输出	
AJ32	HDMI_3_HPD	HDMI 接口热插拔检测输出	
AA24	AVDD12_HDMI_0_RX	电源	
Y24	AVDD12_HDMI_1_RX	电源	
W24	AVDD12_HDMI_2_RX	电源	
AB24	AVDD12_HDMI_3_RX	电源	
AB29	AVDD33_HDMI_0_RX	电源	
AA29	AVDD33_HDMI_1_RX	电源	
Y29	AVDD33_HDMI_2_RX	电源	
AC29	AVDD33_HDMI_3_RX	电源	
AB30	AVSS33_HDMI_RX	地	
AD30	AVSS33_HDMI_RX	地	
AF31	AVSS33_HDMI_RX	地	
AF32	AVSS33_HDMI_RX	地	
AK33	HDMI_3_RX_CB	HDMI 接口数据通道输入	
AJ33	HDMI_3_RX_C	HDMI 接口数据通道输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AJ36	HDMI_3_RX_2B	HDMI 接口数据通道输入	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
AJ37	HDMI_3_RX_2	HDMI 接口数据通道输入	
AJ34	HDMI_3_RX_1B	HDMI 接口数据通道输入	
AJ35	HDMI_3_RX_1	HDMI 接口数据通道输入	
AK34	HDMI_3_RX_0B	HDMI 接口数据通道输入	
AK35	HDMI_3_RX_0	HDMI 接口数据通道输入	
AC36	HDMI_2_RX_CB	HDMI 接口数据通道输入	
AC37	HDMI_2_RX_C	HDMI 接口数据通道输入	
AA36	HDMI_2_RX_2B	HDMI 接口数据通道输入	
AA37	HDMI_2_RX_2	HDMI 接口数据通道输入	
AA34	HDMI_2_RX_1B	HDMI 接口数据通道输入	
AA35	HDMI_2_RX_1	HDMI 接口数据通道输入	
AB34	HDMI_2_RX_0B	HDMI 接口数据通道输入	
AB35	HDMI_2_RX_0	HDMI 接口数据通道输入	
AE34	HDMI_1_RX_CB	HDMI 接口数据通道输入	
AE35	HDMI_1_RX_C	HDMI 接口数据通道输入	
AC34	HDMI_1_RX_2B	HDMI 接口数据通道输入	
AC35	HDMI_1_RX_2	HDMI 接口数据通道输入	
AD34	HDMI_1_RX_1B	HDMI 接口数据通道输入	
AD35	HDMI_1_RX_1	HDMI 接口数据通道输入	
AE36	HDMI_1_RX_0B	HDMI 接口数据通道输入	
AE37	HDMI_1_RX_0	HDMI 接口数据通道输入	
AH34	HDMI_0_RX_CB	HDMI 接口数据通道输入	
AH35	HDMI_0_RX_C	HDMI 接口数据通道输入	
AF34	HDMI_0_RX_2B	HDMI 接口数据通道输入	
AF35	HDMI_0_RX_2	HDMI 接口数据通道输入	
AG36	HDMI_0_RX_1B	HDMI 接口数据通道输入	
AG37	HDMI_0_RX_1	HDMI 接口数据通道输入	
AG34	HDMI_0_RX_0B	HDMI 接口数据通道输入	
AG35	HDMI_0_RX_0	HDMI 接口数据通道输入	
AP14	JTCK	JTAG 测试端口时钟信号输入	
AM14	JTDI	JTAG 测试端口数据输入	
AR14	JTDO	JTAG 测试端口数据输出	
AR15	JTMS	JTAG 测试端口工作模式	
AN14	JTRST#	JTAG 测试端口复位	
AP12	OSDA0	串行数据信号	
AN12	OSCL0	串行时钟信号	
AP15	OSDA1	串行数据信号	
AN15	OSCL1	串行时钟信号	
AT34	XTALI	晶振输入	
AU34	XTALO	晶振输出	
AK27	AVDD33_XTAL_STB	电源	
AH26	AVSS33_XTAL_STB	地	
AK18	AVDD33_VGA_STB	电源	
AK17	AVSS33_VGA_STB	地	
AK23	AVDD33_PLLGP	电源	
AM27	AVSS33_PLLGP	地	
AJ20	AVDD10_LDO	电源	
AR21	STB_SDA	串行数据信号	
AT21	STB_SCL	串行时钟信号	
D27	FSRC_WR	熔断写控制	
AU21	OIRI	输入到主芯片的遥控红外信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AM22	ORESET#	复位信号	
AM20	OPWRSB	待机控制	
C29	EMMC_CLK	时钟信号	
C34	PAALE	地址锁存使能	
A34	PACLE	命令锁存使能	
D32	PARB#	就绪/忙信号	
C32	PDD0	数据信号	
A32	PDD1	数据信号	
B32	PDD2	数据信号	
A31	PDD3	数据信号	
B31	PDD4	数据信号	
D30	PDD5	数据信号	
C30	PDD6	数据信号	
D29	PDD7	数据信号	
D33	POCE0#	芯片使能	
B34	POCE1#	芯片使能	
C33	POOE#	输出使能	
A35	POWE#	写使能	
AU16	U1TX	发送信号	
AT16	U1RX	接收信号	
AP18	U0RX	发送信号	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
AR18	U0TX	接收信号	
H32	GPIO0	通用输入与输出	
F37	GPIO1	通用输入与输出	
F36	GPIO2	通用输入与输出	
G37	GPIO3	通用输入与输出	
G36	GPIO4	通用输入与输出	
G35	GPIO5	通用输入与输出	
G34	GPIO6	通用输入与输出	
H34	GPIO7	通用输入与输出	
L34	GPIO8	通用输入与输出	
L32	GPIO9	通用输入与输出	
K33	GPIO10	通用输入与输出	
K32	GPIO11	通用输入与输出	
H33	GPIO12	通用输入与输出	
L35	GPIO13	通用输入与输出	
K36	GPIO14	通用输入与输出	
J32	GPIO15	通用输入与输出	
J34	GPIO16	通用输入与输出	
K34	GPIO17	通用输入与输出	
K35	GPIO18	通用输入与输出	
K37	GPIO19	通用输入与输出	
J36	GPIO20	通用输入与输出	
J37	GPIO21	通用输入与输出	
J35	GPIO22	通用输入与输出	
J33	GPIO23	通用输入与输出	
G33	GPIO24	通用输入与输出	
H35	GPIO25	通用输入与输出	
H31	GPIO26	通用输入与输出	
F34	GPIO27	通用输入与输出	
E36	GPIO28	通用输入与输出	
N33	GPIO29	通用输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
P32	GPIO30	通用输入与输出	
M35	GPIO31	通用输入与输出	
M37	GPIO32	通用输入与输出	
M33	GPIO33	通用输入与输出	
F35	GPIO34	通用输入与输出	
E35	GPIO35	通用输入与输出	
E37	GPIO36	通用输入与输出	
N32	GPIO37	通用输入与输出	
M34	GPIO38	通用输入与输出	
M36	GPIO39	通用输入与输出	
M32	GPIO40	通用输入与输出	
L33	GPIO41	通用输入与输出	
E33	GPIO42	通用输入与输出	
E32	GPIO43	通用输入与输出	
F32	GPIO44	通用输入与输出	
A29	GPIO45	通用输入与输出	
D31	GPIO46	通用输入与输出	
C31	GPIO47	通用输入与输出	
E30	GPIO48	通用输入与输出	
E31	GPIO49	通用输入与输出	
F31	GPIO50	通用输入与输出	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
E29	GPIO51	通用输入与输出	
AP9	GPIO52	通用输入与输出	
AT9	GPIO53	通用输入与输出	
AR9	GPIO54	通用输入与输出	
AU9	GPIO55	通用输入与输出	
AN23	ADIN0_SRV	ADC 输入_伺服数字	
AN24	ADIN1_SRV	ADC 输入_伺服数字	
AP23	ADIN2_SRV	ADC 输入_伺服数字	
AR23	ADIN3_SRV	ADC 输入_伺服数字	
AU23	ADIN4_SRV	ADC 输入_伺服数字	
AT23	ADIN5_SRV	ADC 输入_伺服数字	
AM24	ADIN6_SRV	ADC 输入_伺服数字	
AM23	ADIN7_SRV	ADC 输入_伺服数字	
AR20	OPCTRL0	控制端	
AN20	OPCTRL1	控制端	
AM19	OPCTRL2	控制端	
AN21	OPCTRL3	控制端	
AR19	OPCTRL4	控制端	
AP19	OPCTRL5	控制端	
AN19	OPCTRL6	控制端	
AM18	OPCTRL7	控制端	
AP20	OPCTRL8	控制端	
AN18	OPCTRL9	控制端	
AT20	OPCTRL10	控制端	
AU20	OPCTRL11	控制端	
AP21	LED_PWM1	LED 指示_脉冲宽度调制信号	
AN22	LED_PWM0	LED 指示_脉冲宽度调制信号	
AP10	LDM_DI	低字数据掩膜_数据输入	
AM9	LDM_DO	低字数据掩膜_数据输出	
AR10	LDM_VSYNC	低字数据掩膜_场同步信号	
AU11	LDM_CLK	低字数据掩膜_时钟信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AT11	LDM_CS	低字数据掩膜_芯片选择	
B37	SD_CLK	串行数据时钟信号	
B36	SD_CMD	串行数据命令线	
B35	SD_D3	串行数据线	
A36	SD_D2	串行数据线	
C35	SD_D1	串行数据线	
A37	SD_D0	串行数据线	
AR12	OPWM0	优化脉冲宽度调制	
AT12	OPWM1	优化脉冲宽度调制	
AU12	OPWM2	优化脉冲宽度调制	
N35	SPI_CLE	SPI_命令锁存使能	
N34	SPI_DATA	SPI_数据信号	
P35	SPI_CLK	SPI_时钟信号	
N37	SPI_CLK1	SPI_时钟信号	
P34	PVR_TSDATA1	测试数据	
P33	PVR_TSDATA0	测试数据	
R33	PVR_TSSYNC	测试同步信号	
R32	PVR_TSVAL	测试有效数据	
R34	PVR_TSCLK	测试时钟信号	
R36	CI_TSDATA0	测试数据信号	
R37	CI_TSSYNC	测试同步信号	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
R35	CI_TSVAL	测试有效数据	
T37	CI_TSCLK	测试时钟信号	
N36	CI_INT	中断信号	
T31	DEMOD_TSVAL	测试有效数据	
T35	DEMOD_TSSYNC	测试同步信号	
V30	DEMOD_TSDATA7	测试数据信号	
V31	DEMOD_TSDATA6	测试数据信号	
V32	DEMOD_TSDATA5	测试数据信号	
V33	DEMOD_TSDATA4	测试数据信号	
T30	DEMOD_TSDATA3	测试数据信号	
T33	DEMOD_TSDATA2	测试数据信号	
U36	DEMOD_TSDATA1	测试数据信号	
T36	DEMOD_TSDATA0	测试数据信号	
T32	DEMOD_TSCLK	测试时钟信号	
T34	DEMOD_RST	复位信号	
C36	USB_DP_P0	USB 数据信号输入（正）	
C37	USB_DM_P0	USB 数据信号输入（负）	
D36	USB_DP_P1	USB 数据信号输入（正）	
D37	USB_DM_P1	USB 数据信号输入（负）	
AT13	USB_DP_P2	USB 数据信号输入（正）	
AU13	USB_DM_P2	USB 数据信号输入（负）	
AT14	USB_DP_P3	USB 数据信号输入（正）	
AU14	USB_DM_P3	USB 数据信号输入（负）	
D35	AVDD33_USB_P0P1	电源	
AP13	AVDD33_USB_P2P3	电源	
D34	AVSS33_USB_P1	地	
AR13	AVSS33_USB_P2	地	
W35	PCIE11_TXP	发送正信号（PCIE）	
W34	PCIE11_TXN	发送负信号（PCIE）	
Y34	PCIE11_RXN	接收负信号（PCIE）	
Y35	PCIE11_RXP	接收正信号（PCIE）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
U24	AVDD12_PCIE11	电源	
V24	AVDD33_PCIE11	电源	
W30	AVSS12_PCIE11	地	
W36	PCIE11_REFCKN	参考负时钟信号（PCIE）	
W37	PCIE11_REFCKP	参考正时钟信号（PCIE）	
AL14	AVSS12_REC	地	
AL15	AVSS33_COM	地	
AL16	AVSS33_LD	地	
AD17	AVDD33_LD	电源	
AD16	AVDD33_COM	电源	
AD14	AVDD12_REC	电源	
AD15	REXT	外接电阻	
AM16	PHYLED0	PHY 地址信号/LED 信号	
AN16	PHYLED1	PHY 地址信号/LED 信号	
AU17	RXVN_1	差分数据接收端（负）	
AT17	RXVP_1	差分数据接收端（正）	
AU18	TXVN_0	差分数据发送端（负）	
AT18	TXVP_0	差分数据发送端（正）	
R2	DVSS	地	
R3	DVSS	地	
J4	DVSS	地	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
R4	DVSS	地	
Y4	DVSS	地	
F5	DVSS	地	
J5	DVSS	地	
R5	DVSS	地	
Y5	DVSS	地	
W5	DVSS	地	
L7	DVSS	地	
M7	DVSS	地	
R7	DVSS	地	
AA5	DVSS	地	
AB5	DVSS	地	
K7	DVSS	地	
U7	DVSS	地	
W7	DVSS	地	
E9	DVSS	地	
E8	DVSS	地	
F9	DVSS	地	
G14	DVSS	地	
J6	DVSS	地	
R15	DVSS	地	
T15	DVSS	地	
U15	DVSS	地	
V15	DVSS	地	
W15	DVSS	地	
Y15	DVSS	地	
AA15	DVSS	地	
AB15	DVSS	地	
H11	DVSS	地	
R16	DVSS	地	
T16	DVSS	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
U16	DVSS	地	
V16	DVSS	地	
W16	DVSS	地	
Y16	DVSS	地	
AA16	DVSS	地	
AB16	DVSS	地	
R17	DVSS	地	
T17	DVSS	地	
U17	DVSS	地	
V17	DVSS	地	
Y17	DVSS	地	
T18	DVSS	地	
V18	DVSS	地	
Y18	DVSS	地	
T19	DVSS	地	
V19	DVSS	地	
Y19	DVSS	地	
W17	DVSS	地	
AA17	DVSS	地	
AB17	DVSS	地	
R18	DVSS	地	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D 、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
AB6	DVSS	地	
H19	DVSS	地	
H22	DVSS	地	
J11	DVSS	地	
J12	DVSS	地	
J22	DVSS	地	
F8	DVSS	地	
E7	DVSS	地	
Y8	DVSS	地	
W8	DVSS	地	
T8	DVSS	地	
N22	DVSS	地	
AA7	DVSS	地	
U18	DVSS	地	
W18	DVSS	地	
AA18	DVSS	地	
AB18	DVSS	地	
Y7	DVSS	地	
R19	DVSS	地	
U19	DVSS	地	
W19	DVSS	地	
P22	DVSS	地	
AA19	DVSS	地	
AB19	DVSS	地	
G25	DVSS	地	
F22	DVSS	地	
E22	DVSS	地	
D12	DVSS	地	
E11	DVSS	地	
D11	DVSS	地	
T7	DVSS	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
L8	DVSS	地	
F21	DVSS	地	
E21	DVSS	地	
Y6	DVSS	地	
F25	DVSS	地	
G17	DVSS	地	
W6	DVSS	地	
AB23	DVSS	地	
U23	DVSS	地	
T23	DVSS	地	
R23	DVSS	地	
AB22	DVSS	地	
AA22	DVSS	地	
Y22	DVSS	地	
W22	DVSS	地	
V22	DVSS	地	
U22	DVSS	地	
T22	DVSS	地	
R22	DVSS	地	该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）
AB21	DVSS	地	
AA21	DVSS	地	
Y21	DVSS	地	
W21	DVSS	地	
V21	DVSS	地	
U21	DVSS	地	
T21	DVSS	地	
R21	DVSS	地	
G16	DVSS	地	
AB20	DVSS	地	
AA20	DVSS	地	
Y20	DVSS	地	
W20	DVSS	地	
V20	DVSS	地	
U20	DVSS	地	
T20	DVSS	地	
R20	DVSS	地	
R6	DVSS	地	
AR7	VCCK	电源	
AT7	VCCK	电源	
AU7	VCCK	电源	
AP8	VCCK	电源	
AR8	VCCK	电源	
AT8	VCCK	电源	
AU8	VCCK	电源	
AM7	VCCK	电源	
AN7	VCCK	电源	
AP7	VCCK	电源	
AM8	VCCK	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AN8	VCCK	电源	
P14	VCCK	电源	
R14	VCCK	电源	
T14	VCCK	电源	
U14	VCCK	电源	
V14	VCCK	电源	
W14	VCCK	电源	
Y14	VCCK	电源	
AA14	VCCK	电源	
AB14	VCCK	电源	
AC14	VCCK	电源	
AC19	VCCK	电源	
P15	VCCK	电源	
AC15	VCCK	电源	
P16	VCCK	电源	
AC16	VCCK	电源	
V23	VCCK	电源	
W23	VCCK	电源	
Y23	VCCK	电源	
AA23	VCCK	电源	
E34	VCC3IO_A	电源	
F33	VCC3IO_A	电源	
G32	VCC3IO_A	电源	
G31	VCC3IO_A	电源	
J30	VCC3IO_A	电源	
H30	VCC3IO_A	电源	
J29	VCC3IO_A	电源	
H29	VCC3IO_A	电源	
AK11	VCC3IO_A	电源	
AK9	VCC3IO_A	电源	
AK10	VCC3IO_A	电源	
AL9	VCC3IO_A	电源	
AD23	VCCK	电源	
AD18	VCCK	电源	
P17	VCCK	电源	
AC17	VCCK	电源	
P18	VCCK	电源	
AC18	VCCK	电源	
P19	VCCK	电源	
AC20	VCCK	电源	
P20	VCCK	电源	
AC21	VCCK	电源	
AC24	VCCK	电源	
T24	VCCK	电源	
R24	VCCK	电源	
P23	VCCK	电源	
AD24	VCCK	电源	
AC23	VCCK	电源	
AC22	VCCK	电源	

该芯片是带 3D 梳状滤波器的 TV 解码芯片，支持 4 路 HDMI，最高频率可达 3.3GHz，4 通道 LVDS 120Hz 输出，双核 CPU，内部带 DVB-C 解码器；内带网络收发及 MAC 地址，支持 2 个串行 TS 流输入+1 个串行 TS 流输出或者一个并行 TS 输入+1 个串行 TS 输入+1 个串行 TS 输出或者 2 个并行 TS 输入。应用在海信 LED42XT770G3D、LED46XT770G3D、LED55XT770G3D，创维 8K96 机心等液晶电视上。应用电路见附图 2-395（以应用在创维 8K96 机心液晶电视上为例）

（471）MT5501

引脚号	引脚符号	引 脚 功 能	备　注
1	HDMI_CEC	消费电子控制通道	该集成电路为 LCD 主控芯片，应用在海信 MT5501 机心（LED32K310X3D、LED39K310X3D 、 LED42K310X3D 、LED46K310X3D、LED50K310X3D）、创维 8K29 等液晶电视上
2	HDMI_1_SCL	串行时钟线	
3	HDMI_1_SDA	串行数据线	
4	HDMI_1_HPD	热插拔检测输出	
5	HDMI_0_SCL	串行时钟线	
6	HDMI_0_SDA	串行数据线	
7	HDMI_0_HPD	热插拔检测输出	
8	VCC3IO_STB	电源（输入与输出端_待机控制）	
9	OPCTRL0	控制端	
10	OPCTRL1	控制端	
11	OPCTRL2	控制端	
12	VGA_SCL	串行时钟线	
13	VGA_SDA	串行数据线	
14	U0RX	接收信号	
15	U0TX	发送信号	
16	OIRI	输入到主芯片的遥控红外信号	
17	OPWRSB	待机控制	
18	VCCK	电源	
19	ADIN3_SRV	ADC 输入_伺服数字	
20	ADIN2_SRV	ADC 输入_伺服数字	
21	ADIN1_SRV	ADC 输入_伺服数字	
22	ADIN0_SRV	ADC 输入_伺服数字	
23	ORESET	复位信号	
24	AVDD10_LDO	电源	
25	AVDD33_VGA_STB	电源	
26	VSYNC	场同步信号	
27	HSYNC	行同步信号	
28	BP	蓝+微分信号输入	
29	SOG	蓝同步信号	
30	GP	绿+微分信号输入	
31	COM	VGA 地	
32	RP	红+微分信号输入	
33	SOY1	亮度同步信号输入	
34	Y1P	亮度正微分信号输入	
35	COM1	YPbPr1 地	
36	PB1P	复合 Pb1 正微分信号输入	
37	PR1P	复合 Pr1 正微分信号输入	
38	SOY0	亮度同步信号输入	
39	Y0P	亮度正微分信号输入	
40	COM0	YPbPr0 地	
41	PB0P	复合 Pb0 正微分信号输入	
42	PR0P	复合 Pr0 正微分信号输入	
43	AVDD12_RGB	电源	
44	AVSS12_RGB	地	
45	AVDD33_VDAC_BG	电源	
46	AVDD33_VDAC	电源	
47	VDACY_OUT	DAC 输出电压	
48	VDACX_OUT	DAC 输出电压	
49	VCCK	电源	
50	AVDD33_PLLGP	电源	
51	AVDD33_CVBS	电源	
52	SC0	色度信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	SY0	亮度信号输入	
54	CVBS1P	复合视频输入	
55	CVBS0P	复合视频输入	
56	AVDD12_DEMOD	电源	
57	AVSS12_DEMOD	地	
58	ADCINP_DEMOD	ADC 输入（正）_解调器	
59	ADCINN_DEMOD	ADC 输入（负）_解调器	
60	AVDD33_DEMOD	电源	
61	AVSS33_DEMOD	地	
62	XTALI	晶振输入	
63	XTALO	晶振输出	
64	AVDD33_XTAL_STB	电源	
65	VMID_AADC	中级电压旁路（AADC）	
66	AVDD33_AADC	电源	
67	AIN0_R_AADC	右声道音频输入（AADC）	
68	AIN1_R_AADC	右声道音频输入（AADC）	
69	AIN0_L_AADC	左声道音频输入（AADC）	
70	AIN1_L_AADC	左声道音频输入（AADC）	
71	AVSS33_DAC1	地	
72	AVDD33_DAC1	电源	
73	AL0_ADAC	左声道音频信号（ADAC）	
74	AL1_ADAC	左声道音频信号（ADAC）	
75	AR0_ADAC	右声道音频信号（ADAC）	
76	AR1_ADAC	右声道音频信号（ADAC）	
77	VCCK	电源	该集成电路为 LCD 主控芯片，应用在海信 MT5501 机心（LED32K310X3D、LED39K310X3D 、 LED42K310X3D 、LED46K310X3D、LED50K310X3D）、创维 8K29 等液晶电视上
78	HDMI_2_HPD	HDMI 接口热插拔检测输出	
79	HDMI_2_SDA	HDMI 接口串行数据	
80	HDMI_2_SCL	HDMI 接口串行时钟	
81	AVDD33_HDMI_2_RX	电源	
82	HDMI_2_RX_CB	HDMI 数据通道输入	
83	HDMI_2_RX_C	HDMI 数据通道输入	
84	HDMI_2_RX_0B	HDMI 数据通道输入	
85	HDMI_2_RX_0	HDMI 数据通道输入	
86	HDMI_2_RX_1B	HDMI 数据通道输入	
87	HDMI_2_RX_1	HDMI 数据通道输入	
88	HDMI_2_RX_2B	HDMI 数据通道输入	
89	HDMI_2_RX_2	HDMI 数据通道输入	
90	AVDD12_HDMI_2_RX	电源	
91	VCCK	电源	
92	ASPDIFO0	串行音频数据输出	
93	AOMCLK	音频输出主时钟	
94	AOLRCK	音频输出左右时钟	
95	AOBCK	音频输出位时钟	
96	AOSDATA0	音频输出数据	
97	AOSDATA1	音频输出数据	
98	IF_AGC	中频自动增益控制	
99	RF_AGC	射频自动增益控制	
100	DEMOD_RST	解调器_复位	
101	VCC3IO	电源	
102	SDA_SYSTEM	串行数据	
103	SCL_SYSTEM	串行时钟	
104	DEMOD_TSCLK	解调器_测试时钟信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
105	DEMOD_TSVAL	解调器_测试有效数据	
106	DEMOD_TSSYNC	解调器_测试同步信号	
107	DEMOD_TSDATA0	解调器_测试数据信号	
108	FSRC_WR	熔断写控制	
109	VCCK	电源	
110	OSDA0	串行数据信号	
111	OSCL0	串行时钟信号	
112	POCE1	芯片使能	
113	PDD0	数据信号	
114	PDD1	数据信号	
115	PDD2	数据信号	
116	PDD3	数据信号	
117	PDD4	数据信号	
118	PDD5	数据信号	
119	PDD6	数据信号	
120	PDD7	数据信号	
121	PARB	就绪/忙信号	
122	POOE	芯片输出使能	
123	POCE0	芯片使能	
124	POCLE	命令锁存使能	
125	PAALE	地址锁存使能	
126	POWE	写使能	
127	VCC3IO	电源	
128	GPIO0	通用输入与输出	该集成电路为 LCD 主控芯片，应用在海信 MT5501 机心（LED32K310X3D、LED39K310X3D 、 LED42K310X3D 、LED46K310X3D、LED50K310X3D）、创维 8K29 等液晶电视上
129	GPIO1	通用输入与输出	
130	GPIO2	通用输入与输出	
131	OPWM0	优化脉冲宽度调制	
132	GPIO3	通用输入与输出	
133	GPIO4	通用输入与输出	
134	AVDD12_LVDSA	电源	
135	AE5P	LVDS TX 信号正数据输出（偶数）	
136	AE5N	LVDS TX 信号负数据输出（偶数）	
137	AE4P	LVDS TX 信号正数据输出（偶数）	
138	AE4N	LVDS TX 信号负数据输出（偶数）	
139	AE3P	LVDS TX 信号正数据输出（偶数）	
140	AE3N	LVDS TX 信号负数据输出（偶数）	
141	AECKP	LVDS TX 信号正时钟（偶数）	
142	AECKN	LVDS TX 信号负时钟（偶数）	
143	AE2P	LVDS TX 信号正数据输出（偶数）	
144	AE2N	LVDS TX 信号负数据输出（偶数）	
145	AE1P	LVDS TX 信号正数据输出（偶数）	
146	AE1N	LVDS TX 信号负数据输出（偶数）	
147	AE0P	LVDS TX 信号正数据输出（偶数）	
148	AE0N	LVDS TX 信号负数据输出（偶数）	
149	AVDD33_LVDSA	电源	
150	AO5P	LVDS TX 信号正数据输出（奇数）	
151	AO5N	LVDS TX 信号负数据输出（奇数）	
152	AO4P	LVDS TX 信号正数据输出（奇数）	
153	AO4N	LVDS TX 信号负数据输出（奇数）	
154	AO3P	LVDS TX 信号正数据输出（奇数）	
155	AO3N	LVDS TX 信号负数据输出（奇数）	
156	AOCKP	LVDS TX 信号正时钟输出（奇数）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
157	AOCKN	LVDS TX 信号负时钟输出（奇数）	
158	AO2P	LVDS TX 信号正数据输出（奇数）	
159	AO2N	LVDS TX 信号负数据输出（奇数）	
160	AO1P	LVDS TX 信号正数据输出（奇数）	
161	AO1N	LVDS TX 信号负数据输出（奇数）	
162	AO0P	LVDS TX 信号正数据输出（奇数）	
163	AO0N	LVDS TX 信号负数据输出（奇数）	
164	VCCK	电源	
165	VCCK	电源	
166	AVDD33_MEMPLL	电源	
167	AVSS33_MEMPLL	地	
168	RCKE	DRAM 时钟使能	
169	RA10	DRAM 地址信号	
170	RBA1	DRAM 栈地址	
171	RA4	DRAM 地址信号	
172	RA1	DRAM 地址信号	
173	RA6	DRAM 地址信号	
174	RA8	DRAM 地址信号	
175	RA11	DRAM 地址信号	
176	RA12	DRAM 地址信号	
177	RRAS	DRAM 行地址信号	
178	RCAS	DRAM 列地址信号	
179	VCC2IO	电源	
180	RWE	DRAM 写使能	该集成电路为 LCD 主控芯片，应用在海信 MT5501 机心（LED32K310X3D、LED39K310X3D 、 LED42K310X3D 、LED46K310X3D、LED50K310X3D）、创维 8K29 等液晶电视上
181	RA0	DRAM 地址信号	
182	RA13	DRAM 地址信号	
183	RA9	DRAM 地址信号	
184	RRESET	DRAM 复位信号	
185	RA7	DRAM 地址信号	
186	RA2	DRAM 地址信号	
187	RA5	DRAM 地址信号	
188	RA3	DRAM 地址信号	
189	RBA2	DRAM 栈地址	
190	RBA0	DRAM 栈地址	
191	RCS	DRAM 芯片选择	
192	RODT	DRAM 片上终端	
193	RDQ4	DRAM 数据信号	
194	RDQ6	DRAM 数据信号	
195	RDQ2	DRAM 数据信号	
196	VCC2IO	电源	
197	RDQ0	DRAM 数据信号	
198	RDQ11	DRAM 数据信号	
199	RDQ9	DRAM 数据信号	
200	RDQ13	DRAM 数据信号	
201	VCC2IO	电源	
202	RDQ15	DRAM 数据信号	
203	RDQM1	DRMA 数据信号掩码	
204	VCCK	电源	
205	RVREF	参考电压	
206	RDQS0	DRAM 数据信号选通	
207	RDQS0	DRAM 数据信号选通	
208	VCC2IO	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
209	RCLK0	DRAM 时钟信号	
210	RCLK0	DRAM 时钟信号	
211	RDQM0	DRAM 数据信号掩码	
212	RDQS1	DRAM 数据信号选通	
213	RDQS1	DRAM 数据信号选通	
214	VCC2IO	电源	
215	RDQ12	DRAM 数据信号	
216	RDQ14	DRAM 数据信号	
217	RDQ10	DRAM 数据信号	
218	RDQ8	DRAM 数据信号	
219	RDQ1	DRAM 数据信号	
220	VCC2IO	电源	
221	RDQ3	DRAM 数据信号	
222	RDQ7	DRAM 数据信号	
223	RDQ5	DRAM 数据信号	
224	VCCK	电源	
225	AVDD12_REC	电源	
226	REXT	外接电阻	
227	AVDD33_COM	电源	
228	RXVN	差分数据接收端（负）	
229	RXVP	差分数据接收端（正）	
230	TXVN	差分数据发送端（负）	
231	TXVP	差分数据发送端（正）	
232	AVDD33_LD	电源	该集成电路为 LCD 主控芯片，应用在海信 MT5501 机心（LED32K310X3D、LED39K310X3D 、 LED42K310X3D 、LED46K310X3D、LED50K310X3D）、创维 8K29 等液晶电视上
233	USB_DM0	USB 数据信号输入（负）	
234	USB_DP0	USB 数据信号输入（正）	
235	AVDD33_USB	电源	
236	USB_DM1	USB 数据信号输入（负）	
237	USB_DP1	USB 数据信号输入（正）	
238	VCCK	电源	
239	AVDD33_HDMI_1_RX	电源	
240	HDMI_0_RX_CB	HDMI 数据通道输入	
241	HDMI_0_RX_C	HDMI 数据通道输入	
242	HDMI_0_RX_0B	HDMI 数据通道输入	
243	HDMI_0_RX_0	HDMI 数据通道输入	
244	HDMI_0_RX_1B	HDMI 数据通道输入	
245	HDMI_0_RX_1	HDMI 数据通道输入	
246	HDMI_0_RX_2B	HDMI 数据通道输入	
247	HDMI_0_RX_2	HDMI 数据通道输入	
248	HDMI_1_RX_CB	HDMI 数据通道输入	
249	HDMI_1_RX_C	HDMI 数据通道输入	
250	HDMI_1_RX_0B	HDMI 数据通道输入	
251	HDMI_1_RX_0	HDMI 数据通道输入	
252	HDMI_1_RX_1B	HDMI 数据通道输入	
253	HDMI_1_RX_1	HDMI 数据通道输入	
254	HDMI_1_RX_2B	HDMI 数据通道输入	
255	HDMI_1_RX_2	HDMI 数据通道输入	
256	AVDD12_HDMI_1_RX	电源	
257	EPAD_GND	地	
258	EPAD_GND	地	
259	EPAD_GND	地	
260	EPAD_GND	地	

（472）MT8202G

引脚号	引脚符号	引 脚 功 能	备　注
A10	A2P	第一接口第三对 LVDS Tx 正输出	MT8202G 是一高精度集成的应用于液晶电视（如应用在 TCL 电视上）HDTV 格式显示处理的高性能芯片，视频输入、输出格式可达 HDTV 格式，它包含了 3D 梳状滤波 TV 解码器，用于从主流复合视频输入信号获得最佳图像，内置 HDTV/VGA 解码器可使宽带的输入信号转换成 24/6/18 位的数字端口信号，此端口可接收多种外部数字输入视频源，新的二代运动自适应去隔行处理器将隔行视频信号转换成逐行信号，全功能彩色处理具有 10 位通道，可获得高质量的视频信号，独立的两个 SCALER 使得它能够适用于多种不同的同时输入两种不同视频源的 LCD 信号，片上音频处理器从调谐器中利用同步将音频模拟信号解调出来，经过音效处理后输出音频信号，片上微处理器降低了系统 ROM 容量，缩短了 CPU 程序 UI 设计时间
A11	CK1P	第一接口时钟对 LVDS Tx 正输出	
A12	A3P	第一接口第四对 LVDS Tx 正输出	
A13	VPLLVDD2	VPLL 供电 3.3V	
A14	LVSSC	LVDS 接地	
A15	TP4	正 VPLL 测试	
A16	FS	全数值范围电流生成	
A17	G	音频 DAC 输出	
A18	B	音频 DAC 输出	
A19	XTALVSS	地	
A2	AD4	微处理器地址/数据线	
A20	XTALO	晶振输出	
A21	XTALI	晶振输入	
A22	XTALVDD	电源（1.8V）	
A23	PLLVSS3	PLL 组接地	
A24	AVICM	音频 DAC 输入普通电压	
A25	AL	音频 DAC 输出	
A26	AR	音频 DAC 输出	
A3	AD2	微处理器地址/数据线	
A4	AD0	微处理器地址/数据线	
A5	LOCS	FLASH 片选，低电平有效	
A6	HSYNCO	行同步	
A7	UP3-0	监控	
A8	A0P	第一接口第一对 LVDS Tx 正输出	
A9	A1P	第一接口第二对 LVDS Tx 正输出	
AA1	SDA	串行数据	
AA2	SCL	串行时钟	
AA23	HDMISD2	HDMI 串行数据	
AA24	HDMISD3	HDMI 串行数据	
AA25	HDMISD0	HDMI 串行数据	
AA26	HDMISD1	HDMI 串行数据	
AA4	DVDD33	电源（3.3V，所有 I/O 口）	
AB1	DQ0	DRAM 数据线	
AB2	DQ1	DRAM 数据线	
AB23	SDA1	从属 1 串行数据	
AB24	SCL1	从属 1 串行时钟	
AB25	HDMIBCLK	HDMI 接口位时钟	
AB26	HDMIMCLK	HDMI 接口主时钟	
AB3	DQ2	DRAM 数据线	
AB4	DQ3	DRAM 数据线	
AC1	DQ4	DRAM 数据线	
AC10	CKE	DRAM 时钟使能	
AC11	RA7	DRAM 地址线	
AC12	DQ16	DRAM 数据线	
AC13	DQ20	DRAM 数据线	
AC14	DVDD25OPT	电源（32 位 DDR 供电 2.5V、GPIO 供电 3.3V）	
AC15	DVDD25OPT	电源（32 位 DDR 供电 2.5V、GPIO 供电 3.3V）	
AC16	DQ29	DRAM 数据线	
AC17	DVDD33	电源（3.3V，所有 I/O 口）	
AC18	PWM1	PWM 输出	
AC19	DE-DVI	数据使能	
AC2	DQ5	DRAM 数据线	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AC20	DVDD33	电源（3.3V，所有 I/O 口）	
AC21	VI6	数字音频输入	
AC22	DVDD18	电源（1.8V，内部数字接口）	
AC23	DVDD18	电源（1.8V，内部数字接口）	
AC24	HDMILRCK	HDMI 接口左右时钟	
AC25	VI22	数字音频输入	
AC26	VI23	数字音频输入	
AC3	DQ6	DRAM 数据线	
AC4	DQ7	DRAM 数据线	
AC5	DVDD25	电源（2.5V，16/32 位 DDR）	
AC6	DVDD25	电源（2.5V，16/32 位 DDR）	
AC7	DVDD25	电源（2.5V，16/32 位 DDR）	
AC8	DVDD18	电源（1.8V，内部数字接口）	MT8202G 是一高精度集成的应用于液晶电视（如应用在 TCL 电视上）HDTV 格式显示处理的高性能芯片，视频输入、输出格式可达 HDTV 格式，它包含了 3D 梳状滤波 TV 解码器，用于从主流复合视频输入信号获得最佳图像，内置 HDTV/VGA 解码器可使宽带的输入信号转换成 24/6/18 位的数字端口信号，此端口可接收多种外部数字输入视频源，新的二代运动自适应去隔行处理器将隔行视频信号转换成逐行信号，全功能彩色处理具有 10 位通道，可获得高质量的视频信号，独立的两个 SCALER 使得它能够适用于多种不同的同时输入两种不同视频源的 LCD 信号，片上音频处理器从调谐器中利用同步将音频模拟信号解调出来，经过音效处理后输出音频信号，片上微处理器降低了系统 ROM 容量，缩短了 CPU 程序 UI 设计时间
AC9	DVDD18	电源（1.8V，内部数字接口）	
AD1	DQS0	数据门锁	
AD10	RA11	DRAM 地址线	
AD11	RA6	DRAM 地址线	
AD12	DQ17	DRAM 数据线	
AD13	DQ21	DRAM 数据线	
AD14	DQ24	DRAM 数据线	
AD15	DVDD25OPT	电源（32 位 DDR 供电 2.5V、GPIO 供电 3.3V）	
AD16	DQ28	DRAM 数据线	
AD17	PWM0	PWM 输出	
AD18	OUT-27MHz	OSC 时钟输出给外部 IC	
AD19	HSYNC-DVI	行同步	
AD2	DQM0	数据屏蔽	
AD20	VI2	数字音频输入	
AD21	VI5	数字音频输入	
AD22	VI9	数字音频输入	
AD23	VI12	数字音频输入	
AD24	VI15	数字音频输入	
AD25	VI20	数字音频输入	
AD26	VI21	数字音频输入	
AD3	RVREF	参考电压	
AD4	DQ13	DRAM 数据线	
AD5	DVDD25	电源（2.5V，16/32 位 DDR）	
AD6	DVDD25	电源（2.5V，16/32 位 DDR）	
AD7	BA0	带地址	
AD8	RA0	DRAM 地址线	
AD9	RA3	DRAM 地址线	
AE1	DQS1	数据门锁	
AE10	RA9	DRAM 地址线	
AE11	RA5	DRAM 地址线	
AE12	DQ18	DRAM 数据线	
AE13	DQ22	DRAM 数据线	
AE14	DQM1	数据屏蔽	
AE15	DQ25	DRAM 数据线	
AE16	DQ27	DRAM 数据线	
AE17	DQ31	DRAM 数据线	
AE18	DE-SOG	SOG 输入（从外部 AD）	
AE19	VCLK-DVI	音频时钟输入	
AE2	DQ9	DRAM 数据线	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AE20	VI1	数字音频输入	
AE21	VI4	数字音频输入	
AE22	VI8	数字音频输入	
AE23	VI11	数字音频输入	
AE24	VI14	数字音频输入	
AE25	VI18	数字音频输入	
AE26	VI19	数字音频输入	
AE3	DQ11	DRAM 数据线	
AE4	DQ14	DRAM 数据线	
AE5	RWE−	DRAM 写使能	
AE6	RAS−	DRAM 行地址门锁	
AE7	BA1	带地址	
AE8	RA1	DRAM 地址线	MT8202G 是一高精度集成的应用于液晶电视（如应用在 TCL 电视上）HDTV 格式显示处理的高性能芯片，视频输入、输出格式可达 HDTV 格式，它包含了 3D 梳状滤波 TV 解码器，用于从主流复合视频输入信号获得最佳图像，内置 HDTV/VGA 解码器可使宽带的输入信号转换成 24/6/18 位的数字端口信号，此端口可接收多种外部数字输入视频源，新的二代运动自适应去隔行处理器将隔行视频信号转换成逐行信号，全功能彩色处理具有 10 位通道，可获得高质量的视频信号，独立的两个 SCALER 使得它能够适用于多种不同的同时输入两种不同视频源的 LCD 信号，片上音频处理器从调谐器中利用同步将音频模拟信号解调出来，经过音效处理后输出音频信号，片上微处理器降低了系统 ROM 容量，缩短了 CPU 程序 UI 设计时间
AE9	RCLK	DRAM 倒置时钟	
AF1	DQ8	DRAM 数据线	
AF10	RA8	DRAM 地址线	
AF11	RA4	DRAM 地址线	
AF12	DQ19	DRAM 数据线	
AF13	DQ23	DRAM 数据线	
AF14	DQS2	数据门锁	
AF15	DQS3	数据门锁	
AF16	DQ26	DRAM 数据线	
AF17	DQ30	DRAM 数据线	
AF18	CEN-DVI	时钟使能输入（从外部计数器）	
AF19	VSYNC-DVI	场同步	
AF2	DQ10	DRAM 数据线	
AF20	VI0	数字音频输入	
AF21	VI3	数字音频输入	
AF22	VI7	数字音频输入	
AF23	VI10	数字音频输入	
AF24	VI13	数字音频输入	
AF25	VI16	数字音频输入	
AF26	VI17	数字音频输入	
AF3	DQ12	DRAM 数据线	
AF4	DQ15	DRAM 数据线	
AF5	CAS−	DRAM 列地址门锁	
AF6	RCS−	DRAM 片选	
AF7	RA10	DRAM 地址线	
AF8	RA2	DRAM 地址线	
AF9	RCLKB	DRAM 时钟	
B1	AD6	微处理器地址/数据线	
B10	A2N	第一接口第三对 LVDS Tx 负输出	
B11	CK1N	第一接口时钟对 LVDS Tx 负输出	
B12	A3N	第一接口第四对 LVDS Tx 负输出	
B13	LVDDC	LVDS 供电 3.3V	
B14	LVSSB	LVDS 接地	
B15	TN4	负 VPLL 测试	
B16	R	音频 DAC 输出	
B17	DACVREF	参考电压	
B18	SVM	SVM 信号	
B19	ADIN0	伺服 ADC 输入	
B2	AD5	微处理器地址/数据线	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
B20	ADIN2	伺服 ADC 输入	MT8202G 是一高精度集成的应用于液晶电视（如应用在 TCL 电视上）HDTV 格式显示处理的高性能芯片，视频输入、输出格式可达 HDTV 格式，它包含了 3D 梳状滤波 TV 解码器，用于从主流复合视频输入信号获得最佳图像，内置 HDTV/VGA 解码器可使宽带的输入信号转换成 24/6/18 位的数字端口信号，此端口可接收多种外部数字输入视频源，新的二代运动自适应去隔行处理器将隔行视频信号转换成逐行信号，全功能彩色处理具有 10 位通道，可获得高质量的视频信号，独立的两个 SCALER 使得它能够适用于多种不同的同时输入两种不同视频源的 LCD 信号，片上音频处理器从调谐器中利用同步将音频模拟信号解调出来，经过音效处理后输出音频信号，片上微处理器降低了系统 ROM 容量，缩短了 CPU 程序 UI 设计时间
B21	PLLVDD3	PLL 组 1.8V 供电	
B22	PLLVSS2	PLL 组接地	
B23	PLLVSS1	PLL 组接地	
B24	ACENT	音频 DAC 输出	
B25	TP2	音频 ADC 正参考、旁路 CVBS 音频输出	
B26	MPX1	音频频率输入	
B3	AD3	微处理器地址/数据线	
B4	AD1	微处理器地址/数据线	
B5	IOOE	FLASH 输出使能	
B6	VSYNCO	场同步	
B7	UP3-1	监控	
B8	A0N	第一接口第一对 LVDS Tx 负输出	
B9	A1N	第一接口第二对 LVDS Tx 负输出	
C1	IOA1	微处理器地址	
C10	A6P	第二接口第三对 LVDS Tx 正输出	
C11	CK2P	第二接口时钟对 LVDS Tx 正输出	
C12	A7P	第二接口第四对 LVDS Tx 正输出	
C13	LVDDB	LVDS 供电 3.3V	
C14	LVSSA	LVDS 接地	
C15	DACVDDC	音频 DAC 供电 1.8V 或 2V	
C16	DACVDDA	音频 DAC 供电 1.8V 或 2V	
C17	DACVSSB	音频 DAC 接地	
C18	PWM2VREF	伺服 ADC 参考	
C19	ADIN1	伺服 ADC 输入	
C2	IOA0	微处理器地址	
C20	ADIN3	伺服 ADC 输入	
C21	PLLVDD2	PLL 组 1.8V 供电	
C22	PLLVDD1	PLL 组 1.8V 供电	
C23	TP3	正 PLL 组测试	
C24	ADACVDD	音频前端供电 3.3V	
C25	TN2	音频 ADC 负参考	
C26	MPX2	音频频率输入 1	
C3	A17	FLASH 地址	
C4	AD7	微处理器地址/数据线	
C6	DE	数据使能	
C7	UP3-5	监控	
C8	A4P	第二接口第一对 LVDS Tx 正输出、第一接口第五对 LVDS Tx 正输出	
C9	A5P	第二接口第二对 LVDS Tx 正输出	
D1	HIGHA7	微处理器地址	
D10	A6N	第二接口第三对 LVDS Tx 负输出	
D11	CK2N	第二接口时钟对 LVDS Tx 负输出	
D12	A7N	第二接口第四对 LVDS Tx 负输出	
D13	LVDDA	LVDS 供电 3.3V	
D14	VPLLVSS	VPLL 接地	
D15	VPLLVDD1	VPLL 供电 1.8V	
D16	DACVDDB	音频 DAC 供电 1.8V 或 2.0V	
D17	DACVSSC	音频 DAC 接地	
D18	ADCVDD	伺服 ADC 电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
D19	DACVSSA	音频 DAC 接地	MT8202G 是一高精度集成的应用于液晶电视（如应用在 TCL 电视上）HDTV 格式显示处理的高性能芯片，视频输入、输出格式可达 HDTV 格式，它包含了 3D 梳状滤波 TV 解码器，用于从主流复合视频输入信号获得最佳图像，内置 HDTV/VGA 解码器可使宽带的输入信号转换成 24/6/18 位的数字端口信号，此端口可接收多种外部数字输入视频源，新的二代运动自适应去隔行处理器将隔行视频信号转换成逐行信号，全功能彩色处理具有 10 位通道，可获得高质量的视频信号，独立的两个 SCALER 使得它能够适用于多种不同的同时输入两种不同视频源的 LCD 信号，片上音频处理器从调谐器中利用同步将音频模拟信号解调出来，经过音效处理后输出音频信号，片上微处理器降低了系统 ROM 容量，缩短了 CPU 程序 UI 设计时间
D2	A16	FLASH 地址	
D20	ADIN4	伺服 ADC 输入	
D21	ADCVSS	地	
D22	TN3	负 PLL 组测试	
D23	ADACVSS	音频 DAC 参考电压	
D24	AADCVSS	音频前端地	
D25	AV1	AV 输入	
D26	AV0	AV 输入	
D3	IOA3	微处理器地址	
D4	IOA2	微处理器地址	
D5	DVDD33A	电源（3.3V）	
D6	VCLK	音频输出参考时钟	
D7	GPIO19	通用输入与输出端	
D8	A4N	第二接口第一对 LVDS Tx 负输出、第一接口第五对 LVDS Tx 负输出	
D9	A5N	第二接口第二对 LVDS Tx 负输出	
E1	HIGHA3	微处理器地址	
E2	HIGHA4	微处理器地址	
E24	AADCVDD	音频前端供电 3.3V	
E25	AV2	AV 输入	
E26	AV3	AV 输入	
E3	HIGHA5	微处理器地址	
E4	HIGHA6	微处理器地址	
F1	IOA21	FLASH 地址/输入与输出端	
F2	IOA20	FLASH 地址/输入与输出端	
F23	AVDD-VAD0	CVBS ADC 供电 3.3V	
F24	REFP	CVBS ADC 负参考电压	
F25	AV4	AV 输入	
F26	AV5	AV 输入	
F3	HIGHA1	微处理器地址	
F4	HIGHA2	微处理器地址	
G1	IOA4	微处理器地址	
G2	HIGHA0	微处理器地址	
G23	AVSS-VAD0	CVBS ADC 地	
G24	REFN	CVBS ADC 负参考电压	
G25	AV6	AV 输入	
G26	AV7	AV 输入	
G3	IOA18	FLASH 地址/输入与输出端	
G4	IOA19	FLASH 地址/输入与输出端	
H1	IOA7	微处理器地址	
H2	IOA6	微处理器地址	
H23	AVSS-VFE0	CVBS 音频前端地	
H3	IOA5	微处理器地址	
H4	DVDD33A	电源（3.3V）	
J1	IOALE	微处理器地址门锁使能	
J2	LOWR	FLASH 写使能，低电平有效	
J23	AVDD-VFE0	CVBS 音频前端供电 3.3V	
J25	PR1P	复合 Pr1+微分信号输入	
J26	PR1N	复合 Pr1−微分信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
K1	UWR	微处理器写门锁，低电平有效	MT8202G 是一高精度集成的应用于液晶电视（如应用在 TCL 电视上）HDTV 格式显示处理的高性能芯片，视频输入、输出格式可达 HDTV 格式，它包含了 3D 梳状滤波 TV 解码器，用于从主流复合视频输入信号获得最佳图像，内置 HDTV/VGA 解码器可使宽带的输入信号转换成 24/6/18 位的数字端口信号，此端口可接收多种外部数字输入视频源，新的二代运动自适应去隔行处理器将隔行视频信号转换成逐行信号，全功能彩色处理具有 10 位通道，可获得高质量的视频信号，独立的两个 SCALER 使得它能够适用于多种不同的同时输入两种不同视频源的 LCD 信号，片上音频处理器从调谐器中利用同步将音频模拟信号解调出来，经过音效处理后输出音频信号，片上微处理器降低了系统 ROM 容量，缩短了 CPU 程序 UI 设计时间
K2	URD	微处理器读门锁，低电平有效	
K25	PB1P	复合 Pb1+微分信号输入	
K26	PB1N	复合 Pb1−微分信号输入	
K3	DVDD18A	电源（1.8V）	
K4	DVDD18A	电源（1.8V）	
L1	INT0	微处理器外部中断 0	
L11	DVSS33	地	
L12	DVSS18	地	
L2	PRST	重置，等待方式工作	
L23	AVDD_VAD1	RGB ADC 供电 1.8V	
L24	SOY1	亮度同步信号输入	
L25	Y1P	复合 Y1+微分信号输入	
L26	Y1N	复合 Y1−微分信号输入	
L3	UP3-4	微处理器接口 3-4	
L4	IR	遥控信号输入	
M1	AOMCLK	音频输出主时钟	
M11	DVSS18	地	
M12	DVSS18	地	
M2	ICE	ICE 方式，等待方式工作	
M24	AVSS-VAD1	RGB ADC 地	
M25	PR0P	复合 Pr0+微分信号输入	
M26	PR0N	复合 Pr0−微分信号输入	
M3	RXD	RS232 接收数据	
M4	TXD	RS232 发送数据	
N1	AOBCK	音频输出位时钟	
N11	DVSS25	地（16/32 位 2.5VDDR）	
N12	DVSS33	地	
N24	AVSS-VFE1	RGB 音频前端接地	
N25	PB0P	复合 Pb0+微分信号输入	
N26	PB0N	复合 Pb0−微分信号输入	
N3	AOLRCK	音频输出左右时钟	
N4	LIN	音频输入线	
P1	AOSDATA0	音频输出数据线	
P11	DVSS25	地（16/32 位 2.5VDDR）	
P12	DVSS18	地	
P2	AOSDATA1	音频输出数据线	
P23	TP1	RGB 音频前端正测试	
P24	SOY0	亮度同步信号输入	
P25	Y0P	复合 Y0+微分信号输入	
P26	Y0N	复合 Y0−微分信号输入	
P3	AOSDATA2	音频输出数据线	
P4	AOSDATA3	音频输出数据线	
R1	GPIO0	通用输入与输出端	
R11	DVSS25	地（16/32 位 2.5VDDR）	
R12	DVSS18	地	
R13	DVSS25	地（16/32 位 2.5VDDR）	
R14	DVSS18	地	
R15	DVSS33	地	
R16	DVSS18	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
R2	GPIO1	通用输入与输出端	
R23	AVDD-VFE1	RGB 音频前端供电 1.8V	
R24	TN1	RGB 音频前端负测试	
R25	RP	红+微分信号输入	
R26	RN	红−微分信号输入	
R3	GPIO2	通用输入与输出端	
R4	GPIO3	通用输入与输出端	
T1	FCICLK	FCI 接口时钟	
T11	DVSS25	地（16/32 位 2.5VDDR）	
T12	DVSS18	地	
T13	DVSS25	地（16/32 位 2.5VDDR）	
T14	DVSS25	地（16/32 位 2.5VDDR）	
T15	DVSS18	地	MT8202G 是一高精度集成的应用于液晶电视（如应用在 TCL 电视上）HDTV 格式显示处理的高性能芯片，视频输入、输出格式可达 HDTV 格式，它包含了 3D 梳状滤波 TV 解码器，用于从主流复合视频输入信号获得最佳图像，内置 HDTV/VGA 解码器可使宽带的输入信号转换成 24/6/18 位的数字端口信号，此端口可接收多种外部数字输入视频源，新的二代运动自适应去隔行处理器将隔行视频信号转换成逐行信号，全功能彩色处理具有 10 位通道，可获得高质量的视频信号，独立的两个 SCALER 使得它能够适用于多种不同的同时输入两种不同视频源的 LCD 信号，片上音频处理器从调谐器中利用同步将音频模拟信号解调出来，经过音效处理后输出音频信号，片上微处理器降低了系统 ROM 容量，缩短了 CPU 程序 UI 设计时间
T16	DVSS33	地	
T2	FCICMD	FCI 接口命令	
T24	SOG	蓝同步	
T25	GP	绿+微分信号输入	
T26	GN	绿−微分信号输入	
T3	FCIDAT	FCI 接口数据	
T4	GPIO4	通用输入与输出端	
U1	GPIO5	通用输入与输出端	
U2	GPIO6	通用输入与输出端	
U23	SCL0	从属 0 串行时钟	
U25	BP	蓝+微分信号输入	
U26	BN	蓝−微分信号输入	
U3	DVDD18	电源（1.8V，内部数字接口）	
U4	DVDD18	电源（1.8V，内部数字接口）	
V1	GPIO7	通用输入与输出端	
V2	GPIO8	通用输入与输出端	
V23	SDA0	从属 0 串行数据	
V24	CCIR-V7	CCIR656 数据输入（从外部 TVD）	
V25	VSYNC	场同步输入	
V26	HSYNC	行同步输入	
V3	GPIO9	通用输入与输出端	
V4	GPIO10	通用输入与输出端	
W1	GPIO11	通用输入与输出端	
W2	GPIO12	通用输入与输出端	
W23	CCIR-VCLK	CCIF656 时钟输入（从外部 TVD）	
W24	CCIR-V6	CCIR656 数据输入（从外部 TVD）	
W25	CCIR-V5	CCIR656 数据输入（从外部 TVD）	
W26	CCIR-V4	CCIR656 数据输入（从外部 TVD）	
W3	GPIO13	通用输入与输出端	
W4	GPIO14	通用输入与输出端	
Y1	GPIO15	通用输入与输出端	
Y2	GPIO16	通用输入与输出端	
Y23	CCIR-V3	CCIR656 数据输入（从外部 TVD）	
Y24	CCIR-V2	CCIR656 数据输入（从外部 TVD）	
Y25	CCIR-V1	CCIR656 数据输入（从外部 TVD）	
Y26	CCIR-V0	CCIR656 数据输入（从外部 TVD）	
Y3	GPIO17	通用输入与输出端	
Y4	GPIO18	通用输入与输出端	

（473）MT8222

引脚号	引脚符号	引 脚 功 能	备 注
1	CVBS_SC1	CVBS（复合视频）_色度信号输入	
2	CVBS_SY1	CVBS（复合视频）_亮度信号输入	
3	CVBS_SC0	CVBS（复合视频）_色度信号输入	
4	CVBS_SY0	CVBS（复合视频）_亮度信号输入	
5	CVBS3P	复合视频输入	
6	CVBS2P	复合视频输入	
7	CVBS1P	复合视频输入	
8	CVBS0P	复合视频输入	
9	CVBS0N	复合视频输入	
10	CVBS_BYPASS0	旁路	
11	CVBS_BYPASS1	旁路	
12	AVDD33_CVBS	电源	
13	AVDD33_SIF	电源	
14	MPX2_P	音频频率输入（正）	
15	MPX2_N	音频频率输入（负）	
16	MPX1	音频频率输入	
17	AVDD33_DIG	电源	
18	ADIN0	AD 信号输入	
19	ADIN1	AD 信号输入	该集成电路是MTK 公司专为创维电视提供的一种高集成度IC，集成了CPU、视频解码、音频解码、图像处理、HDMI 信号处理，支持 RM 高清格式电影和H.264 解码功能，支持视频信号画中画功能。应用电路见附图2-396（以应用在创维 8K22 机心液晶电视上为例）
20	ADIN2	AD 信号输入	
21	ADIN3	AD 信号输入	
22	ADIN4	AD 信号输入	
23	ADIN5	AD 信号输入	
24	AVDD33_XTAL	电源	
25	XTALO	晶振输出（27MHz）	
26	XTALI	晶振输入（27MHz）	
27	AVDD12_DMPLL	电源	
28	AVDD12_PSPLL	电源	
29	AVDD12_ADCPLL	电源	
30	AVDD12_SYSPLL	电源	
31	AVDD12_APLL	电源	
32	AVDD33_AADC	电源	
33	VMID	中级电压旁路	
34	AIN_L	音频信号输入（左）	
35	AIN_R	音频信号输入（右）	
36	AVDD33_REFP_AADC	电源	
37	AVDD33_ADAC	电源	
38	AL3	音频输出（左声道，输出的音频信号送往伴音功放）	
39	AR3	音频输出（右声道，输出的音频信号送往伴音功放）	
40	AL2	音频输出（左声道，输出的音频信号送往伴音功放）	
41	AR2	音频输出（右声道，输出的音频信号送往伴音功放）	
42	AVICM2	音频 DAC 输入普通电压	
43	AL1	音频输出（左声道，输出的音频信号送往伴音功放）	
44	AR1	音频输出（右声道，输出的音频信号送往伴音功放）	
45	DVDD10_3	电源	
46	VDD33_1	电源	
47	I2S_AOMCLK	主时钟信号	
48	I2S_AOLRCK	左右时钟信号	
49	I2S_AOBCLK	位时钟信号	
50	I2S_AOSDATA0	音频输出数据线	
51	I2S_ADIN	伺服 ADC 输入	
52	GPIO20	通用输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
53	GPIO21	通用输入与输出	
54	GPIO22	通用输入与输出	
55	GPIO23	通用输入与输出	
56	GPIO24	通用输入与输出	
57	GPIO25	通用输入与输出	
58	HW_SDA	总线数据线，外挂用户存储器和高频调谐器	
59	HW_SCL	总线时钟线，外挂用户存储器和高频调谐器	
60	RXD1	接收数据	
61	TXD1	发送数据	
62	SPDIF_OUT	串行音频数据输出	
63	PWM0	脉宽调制信号	
64	PWM1	脉宽调制信号	
65	PWM2	脉宽调制信号	
66	PWM3	脉宽调制信号	
67	ICE	ICE 方式，等待方式工作	
68	PRST#	复位	
69	SPI_CS0	芯片选择	
70	SPI_SO	串行数据输出	
71	SPI_SI	串行数据输入	该集成电路是MTK 公司专为创维电视提供的一种高集成度IC，集成了 CPU、视频解码、音频解码、图像处理、HDMI 信号处理，支持 RM 高清格式电影和 H.264 解码功能，支持视频信号画中画功能。应用电路见附图 2-396（以应用在创维 8K22 机心液晶电视上为例）
72	SPI_SCK	串行时钟	
73	SPI_CS1	芯片使能	
74	INT0	中断信号	
75	OIRI	遥控红外信号输入（输入到主芯片）	
76	RXD0	接收数据	
77	TXD0	发送数据	
78	UP30	监控信号	
79	UP31	监控信号	
80	UP33	HDMI 信号检测	
81	UP34	微处理器接口	
82	UP35	监控	
83	VDD33_1	电源	
84	DVDD10_4	电源	
85	AVDD12_VPLL	电源	
86	TP	正 PLL 组测试	
87	E4P	LVDS 信号数据输出（偶数）	
88	E4N	LVDS 信号数据输出（偶数）	
89	E3P	LVDS 信号数据输出（偶数）	
90	E3N	LVDS 信号数据输出（偶数）	
91	ECKP	LVDS 信号时钟输出（偶数）	
92	ECKN	LVDS 信号时钟输出（偶数）	
93	AVDD33_LVDSB	电源	
94	E2P	LVDS 信号数据输出（偶数）	
95	E2N	LVDS 信号数据输出（偶数）	
96	E1P	LVDS 信号数据输出（偶数）	
97	E1N	LVDS 信号数据输出（偶数）	
98	E0P	LVDS 信号数据输出（偶数）	
99	E0N	LVDS 信号数据输出（偶数）	
100	AVDD12_LVDS	电源	
101	O4P	LVDS 信号数据输出（奇数）	
102	O4N	LVDS 信号数据输出（奇数）	
103	O3P	LVDS 信号数据输出（奇数）	
104	O3N	LVDS 信号数据输出（奇数）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
105	OCKP	LVDS 信号时钟输出（奇数）	
106	OCKN	LVDS 信号时钟输出（奇数）	
107	AVDD33_LVDSA	电源	
108	O2P	LVDS 信号数据输出（奇数）	
109	O2N	LVDS 信号数据输出（奇数）	
110	O1P	LVDS 信号数据输出（奇数）	
111	O1N	LVDS 信号数据输出（奇数）	
112	O0P	LVDS 信号数据输出（奇数）	
113	O0N	LVDS 信号数据输出（奇数）	
114	DVDD10_3	电源	
115	DVDD10_3	电源	
116	VDD33_2	电源	
117	GIPO0	通用输入与输出端	
118	GIPO1	通用输入与输出端	
119	GIPO2	通用输入与输出端	
120	GIPO3	通用输入与输出端	
121	GIPO4	通用输入与输出端	
122	GIPO5	通用输入与输出端	
123	GIPO6	通用输入与输出端	
124	GIPO7	通用输入与输出端	该集成电路是MTK公司专为创维电视提供的一种高集成度IC，集成了CPU、视频解码、音频解码、图像处理、HDMI信号处理，支持RM高清格式电影和H.264解码功能，支持视频信号画中画功能。应用电路见附图2-396（以应用在创维8K22机心液晶电视上为例）
125	GIPO8	通用输入与输出端	
126	GIPO9	通用输入与输出端	
127	GIPO10	通用输入与输出端	
128	GIPO11	通用输入与输出端	
129	DVDD10_2	电源	
130	DVDD10_2	电源	
131	RDQ0	差分数据选通	
132	RDQ1	差分数据选通	
133	VCC2IO_2	电源	
134	RDQ2	差分数据选通	
135	RDQ3	差分数据选通	
136	RDQ4	差分数据选通	
137	VCC2IO_2	电源	
138	RDQ5	差分数据选通	
139	RDQ6	差分数据选通	
140	RDQ7	差分数据选通	
141	VCC2IO_3	电源	
142	RDQS0	重复输出数据选通	
143	VCC2IO_2	电源	
144	RDQM0	重复数据掩码	
145	DVDD10_2	电源	
146	RDQM1	重复数据掩码	
147	VCC2IO_2	电源	
148	RDQS1	重复输出数据选通	
149	VCC2IO_2	电源	
150	RDQ8	差分数据选通	
151	RDQ9	差分数据选通	
152	VCC2IO_2	电源	
153	RDQ10	差分数据选通	
154	RDQ11	差分数据选通	
155	RDQ12	差分数据选通	
156	VCC2IO_2	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
157	RDQ13	差分数据选通	
158	RDQ14	差分数据选通	
159	RDQ15	差分数据选通	
160	AVDD12_MEMPLL_1	电源	
161	VCC2IO_1	电源	
162	RCLK0#	DRAM 倒置时钟	
163	RCLK0	DRAM 倒置时钟	
164	VCC2IO_2	电源	
165	RCKE	DRAM 倒置时钟使能	
166	RA12	DRAM 地址线	
167	RA11	DRAM 地址线	
168	VCC2IO_2	电源	
169	RA9	DRAM 地址线	
170	RA8	DRAM 地址线	
171	RA7	DRAM 地址线	
172	RA6	DRAM 地址线	
173	RA5	DRAM 地址线	
174	RA4	DRAM 地址线	
175	RWE#	DRAM 写使能	该集成电路是MTK 公司专为创维电视提供的一种高集成度IC，集成了CPU、视频解码、音频解码、图像处理、HDMI 信号处理，支持 RM 高清格式电影和 H.264 解码功能，支持视频信号画中画功能。应用电路见附图2-396（以应用在创维 8K22 机心液晶电视上为例）
176	RCAS#	DRAM 列地址	
177	RRAS#	DRAM 行地址	
178	RCS#	DRAM 片选	
179	RBA0	DRAM 栈地址	
180	RBA1	DRAM 栈地址	
181	RA10	DRAM 地址线	
182	RA0	DRAM 地址线	
183	RA1	DRAM 地址线	
184	DVDD10	电源	
185	RA2	DRAM 地址线	
186	RA3	DRAM 地址线	
187	VCC2IO_1	电源	
188	RVREF0	参考电压	
189	DVDD10_2	电源	
190	VDD33_2	电源	
191	VGA_SDA	VGA 数据输入	
192	VGA_SCL	VGA 时钟输入	
193	USB_DN0	USB 信号输入（负）	
194	USB_DP0	USB 信号输入（正）	
195	AVDD33_USB	电源	
196	USB_VRT	参考电阻	
197	AVDD12_USB	电源	
198	USB_DN1	USB 串行差分总线信号输入（负）	
199	USB_DP1	USB 串行差分总线信号输入（正）	
200	DVDD10	电源	
201	HDMI_CEC	消费电子控制通道	
202	PWR5V_2	高清信号 5V 供电	
203	HDMI_SDA2	HDMI 接口串行数据	
204	HDMI_SCL2	HDMI 接口串行时钟	
205	RX2_CB	数据通道输入	
206	RX2_C	数据通道输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
207	RX2_0B	数据通道输入	
208	RX2_0	数据通道输入	
209	RX2_1B	数据通道输入	
210	RX2_1	数据通道输入	
211	RX2_2B	数据通道输入	
212	RX2_2	数据通道输入	
213	PWR5V_1	HDMI 信号源端的 5V 电源	
214	HDMI_SDA1	HDMI 接口串行数据	
215	HDMI_SCL1	HDMI 接口串行时钟	
216	AVDD33_HDMI	电源	
217	RX1_CB	数据通道输入	
218	RX1_C	数据通道输入	
219	RX1_0B	数据通道输入	
220	RX1_0	数据通道输入	
221	RX1_1B	数据通道输入	
222	RX1_1	数据通道输入	
223	RX1_2B	数据通道输入	
224	RX1_2	数据通道输入	
225	PWR5V_0	HDMI 信号源端的 5V 电源	该集成电路是MTK 公司专为创维电视提供的一种高集成度 IC，集成了 CPU、视频解码、音频解码、图像处理、HDMI 信号处理，支持 RM 高清格式电影和 H.264 解码功能，支持视频信号画中画功能。应用电路见附图 2-396（以应用在创维 8K22 机心液晶电视上为例）
226	HDMI_SDA0	HDMI 数据信号输入	
227	HDMI_SCL0	HDMI 时钟信号输入	
228	RX0_CB	数据通道输入	
229	RX0_C	数据通道输入	
230	RX0_0B	数据通道输入	
231	RX0_0	数据通道输入	
232	RX0_1B	数据通道输入	
233	RX0_1	数据通道输入	
234	RX0_2B	数据通道输入	
235	RX0_2	数据通道输入	
236	AVDD12_HDMI_3	电源	
237	VSYNC	场同步信号	
238	HSYNC	行同步信号	
239	BP	蓝+微分信号输入	
240	SOG	蓝同步	
241	GP	绿+微分信号输入	
242	COM	VGA 地	
243	RP	红+微分信号输入	
244	AVDD33_VGA	电源	
245	SOY1	亮度同步信号输入	
246	Y1P	亮度正微分信号输入	
247	COM1	YPbPr1 地	
248	PB1P	复合 Pb1 正微分信号输入	
249	PR1P	复合 Pr1 正微分信号输入	
250	SOY0	亮度同步信号输入	
251	Y0P	亮度正微分信号输入	
252	COM0	YPbPr0 地	
253	PB0P	复合 Pb0 正微分信号输入	
254	PR0P	复合 Pr0 正微分信号输入	
255	AVDD12_DIG_RGB	电源	
256	AVDD12_RGB	电源	

（474）MT8226

引脚号	引脚符号	引 脚 功 能	备　注
AJ7	HSYNC_DVI	数字端口行同步	MT8226 是一个高度集成的LCD 电视控制器，拥有一个为平板电视生产商提供的超级高标准HDTV 解决方案，它支持平板电视多媒体视频音频输入和输出格式及未来 1080P 的 HDTV 信号，内置 HDTV/VGA 解码器，完美再现宽带输入信号，还增加了一个 24/16/8 位数字端口用以接收外部多样性的输入数字视频。应用在海信 TLM42P69GP 、TLM47P69GP 、TLM32P69G 、TLM37P69GP、TLM42V68PA 等液晶电视上，应用电路见附图 2-397（以应用在海信 TLM32P69G 液晶电视上为例）
AK7	VCLK_DVI	数字端口场时钟	
AG8	VSYNC_DVI	数字端口场同步	
AH8	DE-DVI	数字端口数据使能	
AJ8	VI22	24 位数字端口通用输入与输出端	
AG9	VI23	24 位数字端口通用输入与输出端	
AH9	VI21	24 位数字端口通用输入与输出端	
AJ9	VI20	24 位数字端口通用输入与输出端	
AK9	VI19	24 位数字端口通用输入与输出端	
AF10	VI18	24 位数字端口通用输入与输出端	
AG10	VI17	24 位数字端口通用输入与输出端	
AH10	VI16	24 位数字端口通用输入与输出端	
AJ10	VI15	24 位数字端口通用输入与输出端	
AK10	VI14	24 位数字端口通用输入与输出端	
AF11	VI13	24 位数字端口通用输入与输出端	
AG11	VI12	24 位数字端口通用输入与输出端	
AH11	VI11	24 位数字端口通用输入与输出端	
AJ11	VI10	24 位数字端口通用输入与输出端	
AF12	VI9	24 位数字端口通用输入与输出端	
AG12	VI8	24 位数字端口通用输入与输出端	
AH12	VI7	24 位数字端口通用输入与输出端	
AJ12	VI6	24 位数字端口通用输入与输出端	
AK12	VI5	24 位数字端口通用输入与输出端	
AF13	VI4	24 位数字端口通用输入与输出端	
AG13	VI3	24 位数字端口通用输入与输出端	
AH13	VI2	24 位数字端口通用输入与输出端	
AJ13	VI1	24 位数字端口通用输入与输出端	
AK13	VI0	24 位数字端口通用输入与输出端	
L1	AL-OUT	左通道音频输出	
L2	AR-OUT	右通道音频输出	
L3	AVICM	公共模式电压	
K3	AVDD33-ADAC	ADAC 地	
K4	AVDD33-ADAC	ADAC 地	
K2	AVDD33-ADAC1	ADAC3.3V 电源	
L4	AVDD33-ADAC0	ADAC3.3V 电源	
AK2	ADIN	I2S 线串行数据	
AJ3	BOMCLK	I2S 解码器 1 主时钟	
AK3	BOLRCK	I2S 解码器 1 字时钟	
AH4	BOBCLK	I2S 解码器 1 位时钟	
AJ4	AOSDATA1	I2S 解码器 0 串行数据 1	
AK4	BOSDATA0	I2S 解码器 0 串行数据 1	
AG5	AOSDATA0	I2S 解码器 1 串行数据 0	
AH5	AOMCLK	I2S 解码器 0 串行数据 0	
AJ5	AOLRCK	I2S 解码器 0 主时钟	
AG6	AOSDATA4	I2S 解码器 0 串行数据 4	
AH6	AOBCLK	I2S 解码器 0 位时钟	
AG7	AOSDATA5	I2S 解码器 0 串行数据 3	
AH7	AOSDATA6	I2S 解码器 1 串行数据 1	
B1	SC2	S-VIDEO2 色度输入	
C1	SC1	S-VIDEO1 色度输入	
D1	SC0	S-VIDEO0 色度输入	
E1	CVBS3P	AV3 输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
G1	CVBS-BYPASS0	CVBS 旁路输出	MT8226 是一个高度集成的LCD 电视控制器，拥有一个为平板电视生产商提供的超级高标准HDTV 解决方案，它支持平板电视多媒体视频音频输入和输出格式及未来 1080P 的 HDTV 信号，内置 HDTV/VGA 解码器，完美再现宽带输入信号，还增加了一个 24/16/8 位数字端口用以接收外部多样性的输入数字视频。应用在海信 TLM42P69GP 、TLM47P69GP 、TLM32P69G 、TLM37P69GP、TLM42V68PA 等液晶电视上，应用电路见附图2-397（以应用在海信 TLM32P69G 液晶电视上为例）
H1	CVBS-TP	CVBS 测试	
C2	SY2	S-VIDEO2 亮度输入	
D2	SY1	S-VIDEO1 亮度输入	
E2	SY0	S-VIDEO0 亮度输入	
F2	CVBS1P	CVBS（复合视频）输入	
G2	CVBS0P	CVBS（复合视频）输入	
F3	CVBS2P	CVBS（复合视频）输入	
G3	CVBS0N	CVBS（复合视频）输入	
H2	AVSS33-DIG	CVBS 数字地	
F4	AVSS33-CVBS	CVBS 基准地	
F5	AVSS33-CVBS	CVBS 基准地	
G5	AVSS33-CVBS	CVBS 基准地	
G4	AVSS33-CVBS	CVBS 基准地	
H3	AVDD33-DIG	CVBS 数字电源	
H5	AVDD33-VFE	CVBS 基准电源	
H4	AVDD33-VFE	CVBS 基准电源	
E3	AVDD33-ADC	CVBS ADC 电源	
E4	AVDD33-ADC	CVBS ADC 电源	
AF7	HW-SDA	同步串行界面数据（DDC 和串行界面）	
AE8	HW-SCL	同步串行界面时钟（DDC 和串行界面）	
A26	VGA-SDA	串行数据（VGA）	
B26	VGA-SCL	串行时钟（VGA）	
C26	SCL0	串行时钟（DDC）	
D26	SDA0	串行数据（DDC）	
B27	SDA2	串行数据（DDC）	
C27	SCL2	串行时钟（DDC）	
A28	SDA1	串行数据（DDC）	
B28	SCL1	串行时钟（DDC）	
C28	HDCP-MASTER-SDA	串行数据	
A29	HDCP-MASTER-SCL	串行时钟	
R25	RA5	DDR2 地址	
U25	RA13	DDR2 地址	
R26	RA12	DDR2 地址	
T26	RA10	DDR2 地址	
T27	RA9	DDR2 地址	
U27	RA8	DDR2 地址	
R28	RA7	DDR2 地址	
U28	RA6	DDR2 地址	
T29	RA2	DDR2 地址	
U29	RA11	DDR2 地址	
V29	RA4	DDR2 地址	
R30	RA3	DDR2 地址	
T30	RA1	DDR2 地址	
V30	RA0	DDR2 地址	
P28	BA0	DDR2 堆栈 0	
P29	BA2	DDR2 堆栈 2	
R29	BA1	DDR2 堆栈 1	
AA25	DQ7	DDR/DDR2 字节 7	
AB26	DQ5	DDR/DDR2 字节 5	
AB27	DM0	DDR/DDR2 数据掩膜 0	
AC27	DQ2	DDR/DDR2 字节 2	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
AC28	DQS0	DDR/DDR2 数据选通	
AD28	DQ1	DDR/DDR2 字节 1	
AC29	DQSN0	DDR/DDR2 数据选通	
AD29	DQ4	DDR/DDR2 字节 4	
AE29	DQ0	DDR/DDR2 字节 0	
AD30	DQ6	DDR/DDR2 字节 6	
AE30	DQ3	DDR/DDR2 字节 3	
Y25	DQ8	DDR/DDR2 字节 8	
W26	DQ15	DDR/DDR2 字节 15	
AA26	DM1	DDR/DDR2 数据掩膜	
Y27	DQ11	DDR/DDR2 字节 11	
Y28	DQ14	DDR/DDR2 字节 14	
AA28	DQ9	DDR/DDR2 字节 9	
Y29	DQ13	DDR/DDR2 字节 13	
AA29	DQ10	DDR/DDR2 字节 10	
AB29	DQS1	DDR/DDR2 数据选通	
AA30	DQ12	DDR/DDR2 字节 12	
AB30	DQSN1	DDR/DDR2 数据选通	
L25	DQ23	DDR/DDR2 字节 23	MT8226 是一个高度集成的 LCD 电视控制器，拥有一个为平板电视生产商提供的超级高标准 HDTV 解决方案，它支持平板电视多媒体视频音频输入和输出格式及未来 1080P 的 HDTV 信号，内置 HDTV/VGA 解码器，完美再现宽带输入信号，还增加了一个 24/16/8 位数字端口用以接收外部多样性的输入数字视频。应用在海信 TLM42P69GP、TLM47P69GP、TLM32P69G、TLM37P69GP、TLM42V68PA 等液晶电视上，应用电路见附图 2-397（以应用在海信 TLM32P69G 液晶电视上为例）
M25	DQ21	DDR/DDR2 字节 21	
L26	DQ22	DDR/DDR2 字节 22	
K27	DQ20	DDR/DDR2 字节 20	
M27	DQ18	DDR/DDR2 字节 18	
J28	DM2	DDR/DDR2 数据掩膜	
M28	DQ16	DDR/DDR2 字节 16	
J29	DQSN2	DDR/DDR2 数据选通	
K29	DQ19	DDR/DDR2 字节 19	
J30	DQS2	DDR/DDR2 数据选通	
K30	DQ17	DDR/DDR2 字节 17	
J25	DQ28	DDR/DDR2 字节 28	
H26	DQ27	DDR/DDR2 字节 27	
K26	DM3	DDR/DDR2 数据掩膜	
G27	DQ30	DDR/DDR2 字节 30	
J27	DQ25	DDR/DDR2 字节 25	
H28	DQSN3	DDR/DDR2 数据选通	
F29	DQ26	DDR/DDR2 字节 26	
G29	DQ31	DDR/DDR2 字节 31	
H29	DQS3	DDR/DDR2 数据选通	
F30	DQ29	DDR/DDR2 字节 29	
G30	DQ24	DDR/DDR2 字节 24	
V25	CSN	DDR2 芯片选择	
V26	CASN	DDR2 列地址	
W27	ODT	DDR2 片上终端控制	
V28	RASN	DDR2 行地址	
N29	WEN	DDR2 写使能	
N30	CKE	DDR2 时钟使能	
K25	DVDD18IO	电源（DDR 输入输出）	
T25	DVDD18IO	电源（DDR 输入输出）	
AB25	DVDD18IO	电源（DDR 输入输出）	
AC25	DVDD18IO	电源（DDR 输入输出）	
AD25	DVDD18IO	电源（DDR 输入输出）	
J26	DVDD18IO	电源（DDR 输入输出）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
U26	DVDD18IO	电源（DDR 输入输出）	
AC26	DVDD18IO	电源（DDR 输入输出）	
AD26	DVDD18IO	电源（DDR 输入输出）	
AE26	DVDD18IO	电源（DDR 输入输出）	
AF26	DVDD18IO	电源（DDR 输入输出）	
F27	DVDD18IO	电源（DDR 输入输出）	
L27	DVDD18IO	电源（DDR 输入输出）	
R27	DVDD18IO	电源（DDR 输入输出）	
AA27	DVDD18IO	电源（DDR 输入输出）	
AE27	DVDD18IO	电源（DDR 输入输出）	
AF27	DVDD18IO	电源（DDR 输入输出）	
AG27	DVDD18IO	电源（DDR 输入输出）	
K28	DVDD18IO	电源（DDR 输入输出）	
T28	DVDD18IO	电源（DDR 输入输出）	
AB28	DVDD18IO	电源（DDR 输入输出）	
AF28	DVDD18IO	电源（DDR 输入输出）	
AG28	DVDD18IO	电源（DDR 输入输出）	
AF29	DVDD18IO	电源（DDR 输入输出）	
AG29	DVDD18IO	电源（DDR 输入输出）	
AF30	DVDD18IO	电源（DDR 输入输出）	MT8226 是一个高度集成的 LCD 电视控制器，拥有一个为平板电视生产商提供的超级高标准 HDTV 解决方案，它支持平板电视多媒体视频音频输入和输出格式及未来 1080P 的 HDTV 信号，内置 HDTV/VGA 解码器，完美再现宽带输入信号，还增加了一个 24/16/8 位数字端口用以接收外部多样性的输入数字视频。应用在海信 TLM42P69GP、TLM47P69GP、TLM32P69G、TLM37P69GP、TLM42V68PA 等液晶电视上，应用电路见附图 2-397（以应用在海信 TLM32P69G 液晶电视上为例）
AG30	DVDD18IO	电源（DDR 输入输出）	
L28	RCLKN1	DDR 主时钟	
L29	RCLK1	DDR 主时钟	
W29	RCLK0	DDR 主时钟	
W30	RCLKN0	DDR 主时钟	
N27	REXTDN	DDR 外接电阻	
M29	VREF	DDR 基准电压	
M30	VREF	DDR 基准电压	
AF14	HDMIMCLK	I2S HDMI 主时钟	
AG14	HDMIBCLK	I2S HDMI 位时钟	
AH14	HDMILRCK	I2S HDMI 字时钟	
AH15	HDMISD0	I2S HDMI 串行数据	
T20	AVDDMEM12	模拟电源	
R20	AVSSMEM12	模拟地	
R2	XTALO	晶体输出	
R3	XTALI	晶体输入	
R4	AVSS33-SLICER0	晶体地	
R1	AVDD33-SLICER-0	晶体电源	
AE24	EFUSE	熔断编程高压输入（2.5V）	
R1	AVDD33-SLICER-0	晶体电源	
AE24	EFUSE	熔断编程高压输入（2.5V）	
AE2	ERO0	工作于待机模式下的测试时钟和通用输入与输出	
AF3	ERO3	工作于待机模式下的通用输入与输出	
AE4	ERO2	工作于待机模式下的通用输入与输出	
AD5	ICE	工作于待机模式下的测试模式	
U6	PRST	电源复位	
AD6	IR	遥控信号输入	
AH1	DE	数据使能	
AJ1	HSYNCO	行同步输出	
AH2	VCLK	场时钟	
AJ2	VSYNCO	场同步输出	
V1	AD0	微控制器地址/数据	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
W1	AD2	微控制器地址/数据	MT8226 是一个高度集成的LCD 电视控制器，拥有一个为平板电视生产商提供的超级高标准HDTV 解决方案，它支持平板电视多媒体视频音频输入和输出格式及未来 1080P 的 HDTV 信号，内置 HDTV/VGA 解码器，完美再现宽带输入信号，还增加了一个 24/16/8 位数字端口用以接收外部多样性的输入数字视频。应用在海信 TLM42P69GP 、TLM47P69GP 、TLM32P69G 、TLM37P69GP、TLM42V68PA 等液晶电视上，应用电路见附图2-397（以应用在海信 TLM32P69G 液晶电视上为例）
W2	AD3	微控制器地址/数据	
AF2	UP34	微控制器端口 3-4	
V3	AD1	微控制器地址/数据	
W3	AD4	微控制器地址/数据	
Y3	A17	地址信号	
AB3	IOWR	上拉电阻，施密特触发器	
AE3	IOALE	微控制器地址门锁使能	
W4	AD6	微控制器地址/数据	
Y4	A16	地址信号	
U5	INT0	微控制器外部中断	
V5	IOOE	FLASH 输出使能	
W5	AD5	微控制器地址/数据	
AE5	ERO1	测试模式时钟	
V6	IOCS	施密特触发器	
W6	AD7	微控制器地址/数据	
C23	HDMI-CEC	HDMI 消费电子控制	
D23	AVDD12-CVCC	HDMI CVCC 电源	
D21	EXT-RES	HDMI 外部复位	
AG1	JTDI	JTAG 测试端口数据输入	
AG2	JTMS	JTAG 测试端口工作模式	
AG3	JTRST	JTAG 测试端口复位	
AF4	JRTCK	JTAG 测试端口时钟信号输出	
AF5	JTCK	JTAG 测试端口时钟信号输入	
AE6	JTDO	JTAG 测试端口数据输出	
AJ14	A9N	偶数 LVDS4 负输出	
AK14	A9P	偶数 LVDS4 正输出	
AJ15	A8N	偶数 LVDS3 负输出	
AK15	A8P	偶数 LVDS3 正输出	
AJ16	ACK2N	偶数 LVDS2 时钟负输出	
AK16	ACK2P	偶数 LVDS2 时钟正输出	
AJ17	A7N	偶数 LVDS2 负输出	
AK17	A7P	偶数 LVDS2 正输出	
AJ18	A6N	偶数 LVDS1 负输出	
AK18	A6P	偶数 LVDS1 正输出	
AJ19	A5N	偶数 LVDS0 负输出	
AK19	A5P	偶数 LVDS0 正输出	
AJ20	A4N	奇数 LVDS4 负输出	
AK20	A4P	奇数 LVDS4 正输出	
AJ21	A3N	奇数 LVDS3 负输出	
AK21	A3P	奇数 LVDS3 正输出	
AJ22	ACK1N	奇数 LVDS 时钟负输出	
AK22	ACK1P	奇数 LVDS 时钟正输出	
AJ23	A2N	奇数 LVDS2 负输出	
AK23	A2P	奇数 LVDS2 正输出	
AJ24	A1N	奇数 LVDS1 负输出	
AK24	A1P	奇数 LVDS1 正输出	
AJ25	A0N	奇数 LVDS0 负输出	
AK25	A0P	奇数 LVDS0 正输出	
AF15	TP2	LVDS 测试	
AG15	TN2	LVDS 测试	
P4	TP	PLL 测试	
P5	TN	PLL 测试	
T2	PWM2VREF	参考电压	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
T6	AVSS33-SLICER1	地（伺服模数）	
T1	AVDD33-SLICER1	电源（伺服模数）	
J1	MPX2	调谐器音频	
J2	MPX1	调谐器音频	
J4	AVSS33-SADC	地（MPX）	
J3	AVDD33-SADC	电源（MPX）	
B29	SPDIFIN	SPDIF 输入	
B30	SPDIFOUT	SPDIF 输出	
AE1	TXD	RS232 发送数据	
AD3	RXD	RS232 接收数据	
AJ6	TXD1	发送数据	
AK6	RXD1	接收数据	
AJ29	TXD2	发送数据	
AK30	RXD2	接收数据	
C25	USB-VRT	参考电阻	
L17	AVSS12-USB	USB 地	
L16	AVDD12-USB	USB 电源	
D24	AVSS33-USB	USB 地	
D25	AVDD33-USB	USB 电源	
B24	USB-DP0	USB 串行差分总线（正）	MT8226 是一个高度集成的LCD 电视控制器，拥有一个为平板电视生产商提供的超级高标准HDTV 解决方案，它支持平板电视多媒体视频音频输入和输出格式及未来 1080P 的 HDTV 信号，内置 HDTV/VGA 解码器，完美再现宽带输入信号，还增加了一个 24/16/8 位数字端口用以接收外部多样性的输入数字视频。应用在海信 TLM42P69GP 、TLM47P69GP 、 TLM32P69G 、TLM37P69GP、TLM42V68PA 等液晶电视上，应用电路见附图2-397（以应用在海信 TLM32P69G 液晶电视上为例）
C24	USB-DM0	USB 串行差分总线（负）	
A25	USB-DP1	USB 串行差分总线（正）	
B25	USB-DM1	USB 串行差分总线（负）	
E24	USB-XTALI	USB 晶振输入	
E23	USB-XTALO	USB 晶振输出	
A2	PR0P	分量 0 Pr 正差分输入	
B2	PBR0N	分量 0 Pb/Pr 负差分输入	
B3	Y0N	分量 0 Y 负差分输入	
C3	PB0P	分量 0 Pb 正差分输入	
A4	PR1P	分量 1 Pr 正差分输入	
B4	SOY0	分量 0 Y 正差分输入	
C4	Y0P	分量 0 Y 正差分输入	
A5	PB1P	分量 1 Pb 正差分输入	
B5	Y1N	分量 1 Y 负差分输入	
C5	PBR1N	分量 1 Pb/Pr 负差分输入	
B6	SOY1	分量 1 SOY 输入	
C6	Y1P	分量 1 Y 正差分输入	
A7	PBR2N	分量 2 Pb/Pr 负差分输入	
B7	PB2P	分量 2 Pb 正差分输入	
C7	PR2P	分量 2 Pr 正差分输入	
A8	Y2P	分量 2 Y 正差分输入	
B8	SOY2	分量 2 SOY 差分输入	
C8	Y2N	分量 2 Y 负差分输入	
B9	RP	VGA 红基色信号正差分输入	
C9	RN	VGA 红基色信号负差分输入	
A10	SOG	VGA SOG 输入	
B10	GP	VGA 绿基色信号正差分输入	
C10	GN	VGA 绿基色信号负差分输入	
A11	BP	VGA 蓝基色信号正差分输入	
B11	BN	VGA 蓝基色信号负差分输入	
C11	VSYNC	场同步输入	
D12	HSYNC	行同步输入	
D3	DVDD15-VGA	VGA 数字电源	
D4	AVDD15-RGB	VGA 电源	

（475）MT8227

引脚号	引脚符号	引 脚 功 能	备　注
1	RF_AGCO	射频自动增益控制输出	MT8227 是微处理器控制器，采用 128 脚 LQFP 封装，应用在 TCL MT27S 机心、康佳 LED32/LED40 /LED42F3300CE 等液晶电视上，应用电路见附图 2-398（以应用在 TCL MT27S 机心液晶电视上为例）
2	BOOST_PWM	升压_脉冲宽度调制	
3	BL_DIMMING	背光亮度	
4	BL_ON/OFF	背光启动控制	
5	DVDD3V3	电源	
6	FUSE_WR	熔断写控制	
7	SFCS	控制输入/输出	
8	SFCK	串行时钟输入/输出	
9	SFD0	串行数据	
10	SFD1	串行数据	
11	DDR_V1	DDR 存储器电压	
12	VCCK1	电源	
13	DDRVREF	参考电压	
14	DDR_V2	DDR 存储器电压	
15	DDR_V3	DDR 存储器电压	
16	AVDD3V3_MEMPLL	电源	
17	VCCK2	电源	
18	DDR_V4	DDR 存储器电压	
19	DDR_V5	DDR 存储器电压	
20	OSDA0	串行数据信号	
21	OSCL0	串行时钟信号	
22	U0TX	发送信号	
23	U0RX	接收信号	
24	VCCK3	电源	
25	JTRST#	JTAG 测试端口复位	
26	JTDO	JTAG 测试端口数据输出	
27	JTCK	JTAG 测试端口时钟信号输入	
28	VGA_SDA/JTMS	串行数据/JTAG 测试端口工作模式	
29	VGA_SCL/JTDI	串行时钟/JTAG 测试端口数据输入	
30	OIRI	遥控红外信号输入（输入到主芯片）	
31	OPWRSB	待机控制	
32	GPO1/SPDIF	通用输出端/串行音频数据输出	
33	STB3V3	电源	
34	HDMI_HPD	HDMI 热插拔检测	
35	HDMI_SDA	HDMI 串行数据	
36	HDMI_SCL	HDMI 串行时钟	
37	HDMI_CEC	HDMI 消费电子控制	
38	AVDD3V3_HDMI	电源	
39	RX_CB	数据通道输入	
40	RX_C	数据通道输入	
41	RX_0B	数据通道输入	
42	RX_0	数据通道输入	
43	RX_1B	数据通道输入	
44	RX_1	数据通道输入	
45	RX_2B	数据通道输入	
46	RX_2	数据通道输入	
47	AVDD1V2_HDMI	电源	
48	VCCK4	电源	
49	ADIN4	AD 转换信号输入	
50	ADIN0	AD 转换信号输入	
51	ORESET#	复位信号	
52	AVDD10_LDO	电源	
53	STB3V3_VGA	电源	
54	VSYNC	场同步信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
55	HSYNC	行同步信号	MT8227 是微处理器控制器，采用 128 脚 LQFP 封装，应用在 TCL MT27S 机心、康佳 LED32/LED40 /LED42F3300CE 等液晶电视上，应用电路见附图 2-398（以应用在 TCL MT27S 机心液晶电视上为例）
56	BP	蓝基色信号正差分输入	
57	SOG	蓝同步输入	
58	GP	绿基色信号正差分输入	
59	COM	VGA 地	
60	RP	红基色信号正差分输入	
61	SOY	亮度同步信号输入	
62	YP	亮度正差分信号输入	
63	COM1	YPbPr1 地	
64	PBP	复合 Pb1 正微分信号输入	
65	PRP	复合 Pr1 正微分信号输入	
66	AVDD1V2_RGB	电源	
67	AVSS1V2_RGB	地	
68	AVDD3V3_VDAC	电源	
69	VDAC_OUT	DAC 输出电压	
70	VCCK5	电源	
71	AVDD3V3_PLL	电源	
72	AVDD3V3_CVBS	电源	
73	SC	CVBS（复合视频）_色度信号输入	
74	SY	CVBS（复合视频）_亮度信号输入	
75	CVBSP	复合视频输入	
76	AVDD1V2_DEMOD	电源	
77	AVSS3V3_DEMOD	地	
78	IFP	中频信号（正）	
79	IFN	中频信号（负）	
80	AVDD3V3_DEMOD	电源	
81	AVSS3V3_DEMOD	地	
82	OXTALI	晶体输入	
83	OXTALO	晶体输出	
84	STB3V3_XTAL	电源	
85	AIN0_L	音频输入（左）	
86	AIN1_L	音频输入（左）	
87	AIN2_L	音频输入（左）	
88	AVDD3V3_AADC	电源	
89	AIN0_R	音频输入（右）	
90	AIN1_R	音频输入（右）	
91	AIN2_R	音频输入（右）	
92	VMID_ADAC	中级电压旁路	
93	AVSS33	地	
94	AVDD3V3_ADAC	电源	
95	AVSS3V3_ADAC	地	
96	ALINE_OUT_L	AV 音频输出（左通道）	
97	HP_L	左耳机信号输出	
98	ALINE_OUT_R	AV 音频输出（右通道）	
99	HP_R	右耳机信号输出	
100	VCCK6	电源	
101	D0M	USB 数据（负）	
102	D0P	USB 数据（正）	
103	AVDD3V3_USB	电源	
104	D1M	USB 数据（负）	
105	$\overline{\text{DIP}}$	USB 数据（正）	
106	VCCK7	电源	
107	AVDD1V2_LVDS	电源	
108	E3P	TX 信号正数据输出（偶数）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
109	E3N	TX 信号负数据输出（偶数）	MT8227 是微处理器控制器，采用 128 脚 LQFP 封装，应用在 TCL MT27S 机心、康佳 LED32/LED40 /LED42F3300CE 等液晶电视上，应用电路见附图 2-398（以应用在 TCL MT27S 机心液晶电视上为例）
110	E2P	TX 信号正数据输出（偶数）	
111	E2N	TX 信号负数据输出（偶数）	
112	E1P	TX 信号正数据输出（偶数）	
113	E1N	TX 信号负数据输出（偶数）	
114	E0P	TX 信号正数据输出（偶数）	
115	E0N	TX 信号负数据输出（偶数）	
116	AVDD3V3_LVDS	电源	
117	O3P	TX 信号正数据输出（奇数）	
118	O3N	TX 信号负数据输出（奇数）	
119	OCKP	TX 信号正时钟输出（奇数）	
120	OCKN	TX 信号负时钟输出（奇数）	
121	O2P	TX 信号正数据输出（奇数）	
122	O2N	TX 信号负数据输出（奇数）	
123	O1P	TX 信号正数据输出（奇数）	
124	O1N	TX 信号负数据输出（奇数）	
125	O0P	TX 信号正数据输出（奇数）	
126	O0N	TX 信号负数据输出（奇数）	
127	LVDS_CTRL0	LVDS 控制信号	
128	PWR_CTRL	LVDS 电源控制	

（476）MTV412M

引脚号	引脚符号	引 脚 功 能	备　注
1	DA2/P5.2	PWM DAC 输出/通用输入与输出口	该 IC 为微控制器，采用 44 脚 PLCC 与 42 脚 SDIP 两种封装，此表为 44 脚封装，应用在厦华 LC-27U16 液晶电视上
2	DA1/P5.1	PWM DAC 输出/通用输入与输出口	
3	DA0/P5.0	PWM DAC 输出/通用输入与输出口	
4	VDD3	电源	
5	HSDA2/P7.6	副 I^2C 数据/通用输入/输出口	
6	HSCL2/P7.5	副 I^2C 时钟/通用输入/输出口	
7	RST	复位	
8	VDD	电源	
9	P6.3/AD3	通用输入与输出口/ADC 输入	
10	VSS	地	
11	X2	振荡器输出	
12	X1	振荡器输入	
13	ISDA/P3.4/T0	主 I^2C 数据/通用输入与输出口/定时	
14	ISCL/P7.7	主 I^2C 时钟/通用输入与输出口	
15	VCOAST/P4.2	通用输入与输出口	
16	P6.2/AD2	通用输入与输出口/ADC 输入	
17	P1.0	通用输入与输出口	
18	P1.1	通用输入与输出口	
19	P3.2/INT0	通用输入与输出口/中断	
20	P1.2	通用输入与输出口	
21	P1.3	通用输入与输出口	
22	P1.4	通用输入与输出口	
23	P1.5	通用输入与输出口	
24	P1.6	通用输入与输出口	
25	P1.7	通用输入与输出口	
26	P6.1/AD1	通用输入与输出口/ADC 输入	
27	P6.0/AD0	通用输入与输出口/ADC 输入	
28	HSDA/P3.1/Txd	副 I^2C 数据/通用输入与输出口/发送数据	
29	HSCL/P3.0/Rxd	副 I^2C 时钟/通用输入与输出口/接收数据	
30	P6.4/DA10	通用输入与输出口/PWM DAC 输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
31	P6.5/DA11	通用输入与输出口/PWM DAC 输出	该 IC 为微控制器，采用 44 脚 PLCC 与 42 脚 SDIP 两种封装，此表为 44 脚封装，应用在厦华 LC-27U16 液晶电视上
32	P6.6/DA12	通用输入与输出口/PWM DAC 输出	
33	P6.7/DA13	通用输入与输出口/PWM DAC 输出	
34	DA6/P5.6/CKO	PWM DAC 输出/通用输入与输出口/振荡器频率时钟输出	
35	DA7/P7.0/HCLAMP	PWM DAC 输出/通用输入与输出口/同步钳位脉冲输出	
36	VBLANK/P4.0	场消隐/通用输出口	
37	HBLANK/P4.1	场消隐/通用输出口	
38	DA9/P7.2	PWM DAC 输出/通用输入与输出口	
39	DA8/P7.1	PWM DAC 输出/通用输入与输出口	
40	DA5/P5.5	PWM DAC 输出/通用输入与输出口	
41	DA4/P5.4	PWM DAC 输出/通用输入与输出口	
42	DA3/P5.3	PWM DAC 输出/通用输入与输出口	
43	HSYNC/P7.3	行同步或复合同步输入/通用输入与输出口	
44	VSYNC/P7.4	场同步输入/通用输入与输出口	

（477）MTV416GMF

引脚号	引脚符号	引 脚 功 能	备 注
1	HSYNC/P1.5	行同步信号/通用输入与输出	该集成电路为微控制器，应用电路见附图 2-399（以应用在 LG 52LG70ED-CA 液晶电视上为例）
2	VSYNC/P1.6	场同步信号/通用输入与输出	
3	P1.7/SOG	通用输入与输出/绿同步	
4	RST	复位	
5	HSCL1/P3.0/RXD	副 I^2C 时钟/通用输入与输出/接收数据	
6	P4.3/AD3	通用输入与输出/ADC 输入	
7	HSDA1/P3.1/TXD	副 I^2C 数据/通用输入与输出/发送数据	
8	P3.2/$\overline{INT}$	通用输入与输出/中断信号	
9	P3.3/$\overline{INT}$	通用输入与输出/中断信号	
10	ISDA/P3.4	主 I^2C 数据/通用输入与输出	
11	ISCL/P7.5	主 I^2C 时钟/通用输入与输出	
12	HSDA2/P7.4	副 I^2C 数据/通用输入与输出	
13	HSCL2/P7.3	副 I^2C 时钟/通用输入与输出	
14	X2	振荡器输出	
15	X1	振荡器输出	
16	VSS	地	
17	P4.0/AD0	通用输入与输出/ADC 输入	
18	P6.0/CLKO1	通用输入与输出/振荡器频率时钟输出	
19	P6.1	通用输入与输出	
20	P6.2	通用输入与输出	
21	P6.3	通用输入与输出	
22	P6.4	通用输入与输出	
23	P6.5	通用输入与输出	
24	P6.6	通用输入与输出	
25	P6.7	通用输入与输出	
26	P7.2/HCLAMP	通用输入与输出/同步钳位脉冲输出	
27	P7.1/VBLANK	通用输入与输出/场消隐	
28	P4.1/AD1	通用输入与输出/ADC 输入	
29	P7.0/HBLANK	通用输入与输出/行消隐	
30	P5.7/CLKO2	通用输入与输出/时钟输出	
31	P5.6	通用输入与输出	
32	P5.5	通用输入与输出	
33	P5.4	通用输入与输出	
34	P5.3	通用输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
35	P5.2	通用输入与输出	该集成电路为微控制器，应用电路见附图 2-399（以应用在 LG 52LG70ED-CA 液晶电视上为例）
36	P5.1	通用输入与输出	
37	P5.0	通用输入与输出	
38	VDD	电源	
39	P4.2/AD2	通用输入与输出/ADC 输入	
40	P1.0/ET2	通用输入与输出/定时器 2 中断允许控制位	
41	P1.1/DA0	通用输入与输出/PWM DAC 输出	
42	P1.2/DA1	通用输入与输出/PWM DAC 输出	
43	P1.3/DA2	通用输入与输出/PWM DAC 输出	
44	P1.4/DA3	通用输入与输出/PWM DAC 输出	

（478）MX25L1605AM2C-15G

引脚号	引脚符号	引 脚 功 能	备　注
1	CS#	片选	该集成电路为串行闪存，应用电路见附图 2-400（以应用在 LG 47LG60FR 液晶电视上为例）
2	SO	串行数据输出	
3	WP#	写保护	
4	GND	地	
5	SI	串行数据输入	
6	SCLK	串行时钟	
7	HOLD#	保持	
8	VCC	电源	

（479）MX25L1605DM2I-120

引脚号	引脚符号	引 脚 功 能	备　注
1	CS#	片选	该集成电路为串行闪存，应用电路见附图 2-401（以应用在三星 LA46S81B 液晶电视上为例）
2	SO	串行数据输出	
3	WP#	写保护	
4	GND	地	
5	SI	串行数据输入	
6	SCLK	串行时钟	
7	HOLD#	保持	
8	VCC	电源	

（480）MX25L3205

引脚号		引脚符号	引 脚 功 能	备　注
SOP	SON			
1	7	$\overline{\text{HOLD}}$	保持	该集成电路为串口 SPI 闪存芯片，采用 16 脚 SOP 与 8 脚 SON 封装；应用在海信 TLM55V88GP、MS68B 机心、长虹 LS30 机心液晶电视上；应用电路见附图 2-402（以应用在长虹 LS30 机心液晶电视上为例，图中 17 脚~24 脚为核心模块 MX25L6445 引脚，此两个集成电路通常采用集成方式应用）
2	8	VCC	电源	
3		NC	空脚	
4		PO2	并行数据输入与输出	
5		PO1	并行数据输入与输出	
6		PO0	并行数据输入与输出	
7	1	$\overline{\text{CS}}$	片选	
8	2	SO/PO7	串行数据输出/并行数据输入与输出	
9	3	$\overline{\text{WP}}$	写保护	
10	4	GND	地	
11		PO3	并行数据输入与输出	
12		PO4	并行数据输入与输出	
13		PO5	并行数据输入与输出	
14		PO6	并行数据输入与输出	
15	5	SI	串行数据输入	
16	6	SCLK	时钟输入	

（481）MX25L4005

引脚号	引脚符号	引 脚 功 能	备　　注
1	CS	片选	该集成电路为程序存储 IC，应用在海信 TLM55V88GP 电视上
2	SO	串行数据输出	
3	WP	写保护	
4	VSS	地	
5	SI	串行数据输入	
6	SCK	时钟输入	
7	HOLD	保持	
8	VDD	电源	

（482）MX25L6405DMI-12G

引脚号	引脚符号	引 脚 功 能	备　　注
1	HOLD	保持	MX25L6405DMI-12G 为 MXIC 公司生产的，为 64Mbit（8M）的 FLASH，支持 2.7～3.6V 的电压输入，串行输入输出，还具有额外的静电保护功能。采用 16-SOP 封装，应用在长虹 LS26 机心与创维 8M87 机心液晶电视上
2	VCC	电源	
3	NC	空脚	
4	NC	空脚	
5	NC	空脚	
6	NC	空脚	
7	CS	片选	
8	SO/SIO1	串行数据输出/串行数据输入与输出，主要是从设备中读出数据	
9	WP	写保护	
10	GND	地	
11	NC	空脚	
12	NC	空脚	
13	NC	空脚	
14	NC	空脚	
15	SI/SIO0	串行数据输入/串行数据输入与输出，包括写入指令、数据、地址信息等	
16	SCLK	时钟输入，主要是为数据的输出、输入提供时间选择	

（483）MX25L6445E

引脚号	引脚符号	引 脚 功 能	备　　注
1	CS	芯片选择	该集成电路为串行闪存，采用 SOIC-8 封装，应用在海信 TLM55V88GP、TLM24V78PK、MS68B 机心、长虹 LS30 机心、康佳 LED32MS92C（6M48 机心）等液晶电视上；应用电路见附图 2-403（以应用在海信 TLM24V78PK、2237 板液晶电视上为例，MX25L6445E 为 MX25L3205 核心块，此两个集成电路通常采用集成方式应用）
2	SO/SIO1	串行输出/串行输入与输出	
3	WP/SIO2	写保护/串行输入与输出	
4	VSS	地	
5	SI/SIO0	串行输入/串行输入与输出	
6	SCLK	串行时钟输入	
7	SIO3	串行输入与输出	
8	VDD	电源	

（484）MX25LV020

引脚号	引脚符号	引 脚 功 能	备　　注
1	CE#	芯片使能	该集成电路为存储器，应用电路见附图 2-404（以应用在康佳 LED32F2200 液晶电视上为例）
2	SO	串行数据输出	
3	WP#	写保护	
4	VSS	地	
5	SI	串行数据输入	
6	SCK	串行时钟	
7	HOLD#	保持输入	
8	VDD	电源	

（485）MX29LV040

引脚号 TSOP	引脚号 PLCC	引脚符号	引 脚 功 能	备　　注
1	25	A11	地址输入	1. 封装：采用 32 脚 TSOP 与 PLCC 封装 2. 用途：MX29LV040 B 是 4Mbit CMOS 单电压 3V 快闪存储器 3. 应用领域：应用在厦华 L20Y15 系列液晶电视、海信 TLM3766、TLM3788、TLM3777、TLM4077、TLM4277 液晶电视上 4. 关键参数：电源电压范围为 2.7～3.6V 5. 引脚排列及内部框图见附图 2-405
2	26	A9	地址输入	
3	27	A8	地址输入	
4	28	A13	地址输入	
5	29	A14	地址输入	
6	30	A17	地址输入	
7	31	$\overline{WE}$	写使能输入	
8	32	VCC	电源	
9	1	A18	地址输入	
10	2	A16	地址输入	
11	3	A15	地址输入	
12	4	A12	地址输入	
13	5	A7	地址输入	
14	6	A6	地址输入	
15	7	A5	地址输入	
16	8	A4	地址输入	
17	9	A3	地址输入	
18	10	A2	地址输入	
19	11	A1	地址输入	
20	12	A0	地址输入	
21	13	Q0	数据输入/输出	
22	14	Q1	数据输入/输出	
23	15	Q2	数据输入/输出	
24	16	GND	地	
25	17	Q3	数据输入/输出	
26	18	Q4	数据输入/输出	
27	19	Q5	数据输入/输出	
28	20	Q6	数据输入/输出	
29	21	Q7	数据输入/输出	
30	22	$\overline{CE}$	芯片使能输入	
31	23	A10	地址输入	
32	24	$\overline{OE}$	输出使能	

（486）MX29LV160BT

引脚号	引脚符号	引 脚 功 能	备　　注
1	A15	地址输入	1. 封装：采用 48 脚 TSOP 封装 2. 用途：MX29LV160BT 是 16Mbit CMOS 单电压 3V 快闪存储器 3. 应用领域：应用在 TCL 液晶电视上 4. 关键参数：电源电压范围为 2.7～3.6V
2	A14	地址输入	
3	A13	地址输入	
4	A12	地址输入	
5	A11	地址输入	
6	A10	地址输入	
7	A9	地址输入	
8	A8	地址输入	
9	A19	地址输入	
10	NC	空脚	
11	$\overline{WE}$	写使能输入	
12	$\overline{RESET}$	硬件复位/部门保护解锁	
13	NC	空脚	
14	NC	空脚	
15	RY/$\overline{BY}$	准备/忙输出	
16	A18	地址输入	
17	A17	地址输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
18	A7	地址输入	
19	A6	地址输入	
20	A5	地址输入	
21	A4	地址输入	
22	A3	地址输入	
23	A2	地址输入	
24	A1	地址输入	
25	A0	地址输入	
26	$\overline{CE}$	芯片使能输入	
27	GND	地	
28	$\overline{OE}$	输出使能输入	
29	Q0	数据输入/输出	
30	Q8	数据输入/输出	
31	Q1	数据输入/输出	1. 封装：采用 48 脚 TSOP 封装 2. 用途：MX29LV160BT 是 16Mbit CMOS 单电压 3V 快闪存储器 3. 应用领域：应用在 TCL 液晶电视上 4. 关键参数：电源电压范围为 2.7～3.6V
32	Q9	数据输入/输出	
33	Q2	数据输入/输出	
34	Q10	数据输入/输出	
35	Q3	数据输入/输出	
36	Q11	数据输入/输出	
37	VCC	电源	
38	Q4	数据输入/输出	
39	Q12	数据输入/输出	
40	Q5	数据输入/输出	
41	Q13	数据输入/输出	
42	Q6	数据输入/输出	
43	Q14	数据输入/输出	
44	Q7	数据输入/输出	
45	Q15/A－1	数据输入与输出/地址输入	
46	GND	地	
47	$\overline{BYTE}$	字/字节选择输入	
48	A16	地址输入	

（487）MX29LV800B

引脚号		引脚符号	引 脚 功 能	备　注
TSOP	SOP			
1	35	A15	地址输入	
2	36	A14	地址输入	
3	37	A13	地址输入	
4	38	A12	地址输入	
5	39	A11	地址输入	
6	40	A10	地址输入	
7	41	A9	地址输入	
8	42	A8	地址输入	
9		NC	空脚	
10		NC	空脚	
11	43	$\overline{WE}$	字使能输入	
12	44	$\overline{RESET}$	硬件复位	
13		NC	空脚	
14		NC	空脚	
15	1	RY/$\overline{BY}$	准备/忙输出	
16	2	A18	地址输入	
17	3	A17	地址输入	
18	4	A7	地址输入	

1. 封装：采用 44 脚 SOP 与 48 脚 TSOP 封装
2. 用途：MX29LV800 B 是 8Mbit CMOS 单电压 3V 快闪存储器
3. 应用领域：采用 48 脚 TSOP 封装，应用在 TCL LCD20V8NTR 液晶电视上
4. 关键参数：调节电压范围为 3～3.6V、VCC 电压范围为 2.7～3.6V
5. 引脚排列及内部框图见附图 2-406

（续）

引脚号 TSOP	引脚号 SOP	引脚符号	引 脚 功 能	备　注
19	5	A6	地址输入	
20	6	A5	地址输入	
21	7	A4	地址输入	
22	8	A3	地址输入	
23	9	A2	地址输入	
24	10	A1	地址输入	
25	11	A0	地址输入	
26	12	$\overline{CE}$	芯片使能输入	
27	13	GND	地	
28	14	$\overline{OE}$	输出使能输入	
29	15	Q0	数据输入/输出	
30	16	Q8	数据输入/输出	1. 封装：采用 44 脚 SOP 与 48 脚 TSOP 封装
31	17	Q1	数据输入/输出	2. 用途：MX29LV800 B 是 8Mbit CMOS 单电压 3V 快闪存储器
32	18	Q9	数据输入/输出	
33	19	Q2	数据输入/输出	3. 应用领域：采用 48 脚 TSOP 封装，应用在 TCL LCD20V8NTR 液晶电视上
34	20	Q10	数据输入/输出	
35	21	Q3	数据输入/输出	4. 关键参数：调节电压范围为 3～3.6V、VCC 电压范围为 2.7～3.6V
36	22	Q11	数据输入/输出	
37	23	VCC	电源	5. 引脚排列及内部框图见附图 2-406
38	24	Q4	数据输入/输出	
39	25	Q12	数据输入/输出	
40	26	Q5	数据输入/输出	
41	27	Q13	数据输入/输出	
42	28	Q6	数据输入/输出	
43	29	Q14	数据输入/输出	
44	30	Q7	数据输入/输出	
45	31	Q15/A－1	数据输入与输出/地址输入	
46	32	GND	地	
47	33	$\overline{BYTE}$	字/字节选择输入	
48	34	A16	地址输入	

（488）MX3000AS

引脚号	引脚符号	引 脚 功 能	备　注
1	REF0V	参考电压	
2	INL	输入（左）	
3	INR	输入（右）	
4	AVSS	模拟地	
5	AVDD	模拟电源	
6	RESET	复位	
7	SCL	时钟信号	1. 封装：采用 16 脚封装
8	SDA	数据信号	2. 用途：低音处理 IC
9	OSCI	振荡器输入	3. 应用领域：应用在 LCD42B03－P 液晶电视
10	OSCO	振荡器输出	
11	DVDD	数字电源	
12	DVSS	数字地	
13	OUTR	输出（右）	
14	OUTL	输出（左）	
15	MXBSOUT	矩阵转换输出	
16	CAP	电容	

（489）NAND128W3A2BN6F

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	该集成电路为 NAND 快闪式存储器，应用电路见附图 2-407（以应用在索尼 KDL-40V2500 液晶电视上为例）
2	NC	空脚	
3	NC	空脚	
4	NC	空脚	
5	NC	空脚	
6	GND	地	
7	RY/BY	就绪/忙	
8	$\overline{RE}$	读使能	
9	$\overline{CE}$	芯片使能	
10	NC	空脚	
11	NC	空脚	
12	VCC	电源	
13	VSS	地	
14	NC	空脚	
15	NC	空脚	
16	CLE	命令锁存使能	
17	ALE	地址锁存使能	
18	$\overline{WE}$	写使能	
19	$\overline{WP}$	写保护	
20	NC	空脚	
21	NC	空脚	
22	NC	空脚	
23	NC	空脚	
24	NC	空脚	
25	NC	空脚	
26	NC	空脚	
27	NC	空脚	
28	NC	空脚	
29	I/O0	输入/输出	
30	I/O1	输入/输出	
31	I/O2	输入/输出	
32	I/O3	输入/输出	
33	NC	空脚	
34	NC	空脚	
35	NC	空脚	
36	VSS	地	
37	VCC	电源	
38	NC	空脚	
39	NC	空脚	
40	NC	空脚	
41	I/O4	输入/输出	
42	I/O5	输入/输出	
43	I/O6	输入/输出	
44	I/O7	输入/输出	
45	NC	空脚	
46	NC	空脚	
47	NC	空脚	
48	NC	空脚	

（490）NCP1013

引脚号	引脚符号	引 脚 功 能	备　　注
1	VCC	电源	NCP1013 为低待机功耗离线式 SMPS 自供电单片开关电源控制器，内部框图见附图 2-408
2	NC	空脚	
3	NC	空脚	
4	FB	反馈信号输入	
5	DRAIN	内部 MOSFET 漏极	
6	—	—	
7	NC	空脚	
8	GND	地	

（491）NCP1014

引脚号		引脚符号	引 脚 功 能	备　　注
PDIP-7	SOT-223			
1	1	VCC	电源	1. 封装：采用 PDIP-7、SOT-223 2. 用途：LED 驱动离线稳压器，应用在创维 37L05HR（8M60 机心）液晶电视上 3. 内部结构见附图 2-409
2		NC	空脚	
3		NC	空脚	
4	2	FB	反馈	
5	3	DRAIN	漏极	
6		NC	空脚	
7	4	GND	地	

（492）NCP1027

引脚号	引脚符号	引 脚 功 能	备　　注
1	VCC	电源	1. 封装：采用 8 引脚 PDIP 封装 2. 用途：中功率离线开关电源具有低待机功耗高电压开关器 3. 应用领域：液晶电视 4. 关键参数：电源电压（VCC）为−0.3～10V 5. 内部结构框图见附图 2-410
2	RAMP COMP	CCM 斜坡补偿	
3	BROWN-OUT	掉电	
4	FB	反馈信号输入	
5	DRAIN	漏极连接	
6	NC	空脚	
7	OPP	过电压保护	
8	GND	地	

（493）NCP1207

引脚号	引脚符号	引 脚 功 能	备　　注
1	ADJ	调整跳跃峰值电流	该集成电路为 PWM 电流模式控制器，采用 8 脚 SOIC、PDIP 封装，应用在海信 TLM3237D 液晶电视上
2	FB	峰值电流调整点	
3	CS	电流检测输入	
4	GND	地	
5	DRV	驱动脉冲	
6	VCC	电源	
7	NC	空脚	
8	HV	从交流线路上产生 VCC（连接到高电压线上）	

（494）NCP1217、NCP1217A

引脚号	引脚符号	引脚功能	电压/V	电阻/kΩ R-R+	备　　注
1	ADJ	调整跳跃峰值电流	0.69	1.99/1.99	1. 封装：采用 SO－8 与 PDIP－7 封装 2. 用途：增强型 PWM 电流模式控制器 3. 应用领域：高功率 AC / DC 转换器（用于普通电视与液晶电视机，机顶盒）、离线适配器（用于笔记本电脑）、电信 DC － DC 转换器、所有电源供应器 4. 关键参数：VCC 最大电压为 16V 5. 此数据为 NCP1217A 集成电路应用在海信 TLM3237D 液晶电视上测得 6. 引脚排列及内部框图见附图 2-411
2	FB	设置峰值电流设定	0.17	10.99/39.99	
3	CS	电流检测输入	0.14	1.99/1.99	
4	GND	地	0	0/0	
5	DRV	驱动脉冲	0.95	7.47/24.98	
6	VCC	电源	10.72	6.21/19.98	
7	NC	空脚	0	∞/∞	
8	HV	连接高电压	—	8.16/79.97	

（495）NCP1230

引脚号	引脚符号	引 脚 功 能	备　　注
1	PFC	偏置电压（PFC 控制器）	该集成电路为低待机功耗高性能 PWM 调节器，应用在夏普 LCD-32Z100A 液晶电视上，典型应用电路见附图 2-412
2	FB	反馈信号	
3	CS	电流检测	
4	GND	地	
5	DRV	驱动输出	
6	VCC	电源	
7	NC	空脚	
8	HV	高压	

（496）NCP1271

引脚号	引脚符号	引 脚 功 能	备　　注
1	SKIP/LATCH	跳过调整/锁存关闭	1. 封装：采用 SOIC－7 封装 2. 用途：软跳线式待机模式 PWM 控制器（带外部锁存） 3. 应用领域：应用在 TCL L19N6 液晶电视上 4. 关键参数：VCC 引脚最大电压范围为−0.3～20V，最大电流为 100mA、VCC 引脚工作电压为 11.2～12.6～13.8V 5. 外形及内部框图见附图 2-413
2	FB	反馈	
3	CS	电流检测	
4	GND	地	
5	DRV	驱动输出	
6	VCC	电源	
7	NC	空脚	
8	HV	高电压	

（497）NCP1377

引脚号	引脚符号	引 脚 功 能	备　　注
1	DMG	核心复位检测和过电压保护	该集成电路为 PWM 电流模式控制器，采用 SOIC-8 封装，应用在 TCL-40A71-P 液晶电视开关电源电路上。典型应用见附图 2-414
2	FB	反馈	
3	CS	电流检测输入	
4	GND	地	
5	DRV	驱动脉冲	
6	VCC	电源	
7	NC	空脚	
8	HV	高压	

（498）NCP1385A

引脚号	引脚符号	引 脚 功 能	备　　注
1	FMIN	最低频率设定	该集成电路为 LLC 部分电路控制芯片，应用在海信 TLM47V88GP 液晶电视上
2	FMAX	最高频率设定	
3	DT	死区时间设定	
4	CSS	软启动时间设定	
5	FB	反馈	
6	CTIMER	计时器持续时间	
7	BO	掉电检测	
8	AGND	模拟地	
9	PGND	功率地	
10	A	低边驱动输出	
11	B	高边驱动输出	
12	VCC	控制器供电	
13	FAST FAULT	快速故障检测	
14	SLOW FAULT	慢速故障检测	
15	OUT	运放输出（内部跨导放大器）	
16	NINV	运放放大器（放大器的同相输入）	

（499）NCP1395AP

引脚号	引脚符号	引 脚 功 能	备　　注
1	Fmin	定时电阻	该集成电路为高性能谐振模式控制器，采用 PDIP-16 脚封装，应用在创维 52L16HF/8G10 机心液晶电视上
2	Fmax	频率钳位	
3	DT	空载时间	
4	Css	软启动时间选择	
5	FB	反馈	
6	Ctimer	设置定时器时间	
7	BO	掉电	
8	AGnd	模拟地	
9	PGnd	电源地	
10	A	低侧功率管 MOSFET 驱动输出	
11	B	高侧功率管 MOSFET 驱动输出	
12	VCC	电源	
13	Fast Fault	快速故障检测	
14	Slow Fault	慢速故障检测	
15	Out	运算放大器输出	
16	NINV	运算放大器同相端	

（500）NCP1606

引脚号	引脚符号	引 脚 功 能	备　　注
1	FB	反馈	该集成电路为功率因素调节器，应用在夏普 LCD-32Z100A 液晶电视上，典型应用电路见附图 2-415
2	VCTR	控制端	
3	CT	外接定时电容	
4	CS	电流检测	
5	ZCD	零电流检测	
6	GND	地	
7	DRV	驱动信号	
8	VCC	电源	

（501）NCP1653A

引脚号	引脚符号	引脚功能	电压/V	电阻/kΩ R−/R+	备　　注
1	FB/SD	反馈/停机	0.55	9.98/13.49	1. 封装：采用 PDIP−8 与 SO−8 封装 2. 用途：结构紧凑，固定频率，连续导电模式 PFC 控制器 3. 应用领域：液晶电视、显示器、PC 桌面开关电源、AC 适配器开关电源、白色家电 4. 关键参数：VCC 欠电压锁定与滞后电压为 8.7/13.25V 5. 此数据为 NCP1653A 集成电路应用在海信 TLM3237D 液晶电视上测得 6. 引脚排列及内部框图见附图 2-416
2	Vcontrol	控制电压	0	10.99/319.96	
3	IN	输入电压检测	4.81	10.99/129.98	
4	CS	输入电流检测	0	2.49/2.49	
5	VM	倍增器电压	0.91	10.99/12.98	
6	GND	地	0	0/0	
7	DRV	驱动器输出	0	4.98/4.98	
8	VCC	电源	11.49	5.98/30.98	

（502）NCP301LSN18T1G

引脚号	引脚符号	引 脚 功 能	备　　注
1	RESET OUTPUT	复位输出	该集成电路为电压检测器，工作电压为 0.8~10V，采用 SOT23-5 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-417（以应用在夏普 32BV6E 液晶电视上为例）
2	INPUT	输入端	
3	GND	地	
4	NC	空脚	
5	NC	空脚	

（503）NCP33262

引脚号	引脚符号	引 脚 功 能	备　　注
1	VFB	反馈	该集成电路为临界模式 PFC 控制器，应用在海信 TLM26E29 液晶电视上
2	COMP	软驱动端	
3	MULTI	输入电压检测	
4	CS	输入电流检测	
5	ZCD	过零点检测	
6	GND	地	
7	DRI	芯片的驱动输出端	
8	VCC	电源（供电范围 8.75~18V、启动电压 13.25V）	

（504）NJM2070M

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	该集成电路为耳机音频驱动电路，内部结构及应用电路见附图 2-418（以应用在索尼 PDL-PT22 液晶电视上为例）
2	IN+	音频输入端（正）	
3	IN−	音频输入端（负）	
4	GND	地	
5	GND	地	
6	OUTPAT	音频输出	
7	V+	电源（4.5V）	
8	NC	空脚	

（505）NJM2123M

引脚号	引脚符号	引 脚 功 能	备　　注
1	V+	电源（5V）	该集成电路为运算放大器和开关，应用电路见附图 2-419（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	SW1	开关	
3	IN1A+INPUT	同相输入端	
4	IN1A−INPUT	反相输入端	
5	OUT1	输出端	
6	IN1B−INPUT	反相输入端	
7	IN1B +INPUT	同相输入端	
8	SW C	开关	
9	GND	地	
10	SW R	开关	
11	IN2B+INPUT	同相输入端	
12	IN2B−INPUT	反相输入端	
13	OUT2	输出端	
14	IN2A−INPUT	反相输入端	
15	IN2A+INPUT	同相输入端	
16	SW2	开关端	

（506）NJM2125F

引脚号	引脚符号	引 脚 功 能	备　　注
1	+INPUT	输入端	该集成电路为单电源运算放大器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上
2	GND	地	
3	−INPUT	输入端	
4	OUTPUT	输出端	
5	V+	电源	

（507）NJM2147M

引脚号	引脚符号	引 脚 功 能	电压/V	备　　注
1	A OUTPUT	输出 A	−17.51	1. 封装：采用 DMP8 封装 2. 用途：高压和低功率运算放大器 3. 应用领域：电视 4. 关键参数：工作电压为±8～±15～±28V、功耗为 300mW、工作温度范围为−40～+85℃ 5. 此数据在夏普 LC−20B2EA 液晶电视上测得
2	A−INPUT	反相输入 A	2.52	
3	A+INPUT	非反相输入 A	2.52	
4	V−	负电源	−18.09	
5	B+INPUT	非反相输入 B	0	
6	B−INPUT	反相输入 B	0	
7	B OUTPUT	输出 B	−8.18	
8	V+	正电源	5.01	

（508）NJM2150V

引脚号	引脚符号	引 脚 功 能	备　　注
1	INPUT（A）	音频信号输入	该集成电路为音效处理器，应用电路见附图 2-420（以应用在东芝 26WL46C 液晶电视上为例）
2	HPF（A）	高音音调滤波	
3	CR1（A）	环绕声滤波	
4	BPF（A）	音效处理滤波	
5	CR2（A）	环绕声滤波	
6	LPF（A）	低通滤波	
7	OUTPUT（A）	音效输出	
8	PROCESS	音效处理偏置电路	
9	LO CONTOUR	LO 控制	
10	BBE	旁路控制	
11	GND	地	
12	V+	电源	
13	VREF	参考电压	
14	OUTPUT（B）	音效输出	
15	LPF（B）	低通滤波	
16	CR2（B）	环绕声滤波	
17	BPF（B）	音效处理滤波	
18	CR1（B）	环绕声滤波	
19	HPF（B）	高音音调滤波	
20	INPUT（B）	音频信号输入	

（509）NJM2188

引脚号	引脚符号	引 脚 功 能	备　　注
1	MODE1	模式控制	该集成电路为双音频驱动输出电路，应用在 SVA-HD-4208TIII-PDP 电视上
2	MODE2	模式控制	
3	V+	+9V 电源	
4	VREF	参考电压	
5	FIL2_OUT	滤波 2 输出	
6	FIL2_IN	滤波 2 输入	
7	FIL2_IN2	滤波 2 输入	
8	GND	地	
9	RCHOUT	右声道输出	
10	LCHOUT	左声道输出	
11	FIL1_IN3	滤波 1 输入 3	
12	FIL1_IN2	滤波 1 输入 2	
13	FIL1_IN1	滤波 1 输入 1	
14	FILI_OUT	滤波 1 输出	
15	RCHIN	右声道输入	
16	LCHIN	左声道输入	

（510）NJM2377M

引脚号	引脚符号	引脚功能	电压/V	备　注
1	IN−	反相输入	0.51	1. 封装：采用 DMP8 封装 2. 用途：开关稳压控制 IC 3. 应用领域：电视 4. 关键参数：工作电压为 2.7～18V、宽振荡频率为 10～500kHz 5. 此数据在夏普 LC－20B2EA 液晶电视上测得 6. 引脚排列及内部框图见附图 2-421
2	FB	反馈	0.79	
3	GND	地	0	
4	OUT	输出	4.59	
5	V+	正电源	13.11	
6	CS	电流检测	0.59	
7	CT	定时电容	0.49	
8	REF	参考	1.51	

（511）NJM2584M

引脚号	引脚符号	引 脚 功 能	备　注
1	IN1B	通道 B 输入	1. 封装：采用 DIP16、DMP16 封装 2. 用途：宽频段 2 输入 1 输出 3 电路视频开关，适用于 Y、Pb 和 Pr 信号 3. 应用领域：适用于 LCD（如夏普 LC-32VB6E 液晶电视）、PTV、DTV、PDP 和其他高品质 AV 系统 4. 关键参数：工作电压 （4.5～9.0V） 、宽频率范围 （0dB 时一般为 50MHz） 、工作电流 （一般为 10mA）
2	NC	空脚	
3	OUT1	输出	
4	GND2	地	
5	OUT2	输出	
6	OUT3	输出	
7	NC	空脚	
8	IN3A	通道 A 输入	
9	IN3B	通道 B 输入	
10	GND3	地	
11	IN2A	通道 A 输入	
12	CTL	控制	
13	V+	正电源	
14	IN2B	通道 B 输入	
15	GND1	地	
16	IN1A	通道 A 输入	

（512）NJM2750M-TE1

引脚号	引脚符号	引 脚 功 能	备　注
1	IN1A	A 通道输入选择	1. 封装：采用 DMP16 封装 2. 用途:4 输入/1 输出立体声音频选择器，内置开关运算放大器技术，NJM2750 比一般的多路复用器或模拟开关具有更低的输出噪声、更低的失真度和更高的通道分离能力 3. 应用领域：适用于任何类型的音响设备，例如电视、汽车立体声音响、迷你组合设备等 4. 关键参数：工作电压（4.7～13V） 5. 应用电路见附图 2-422（以应用在 LG 47LC7R 液晶电视上为例）
2	CNT1	控制	
3	IN2A	A 通道输入选择	
4	CNT2	控制	
5	IN4A	A 通道输入选择	
6	IN1B	B 通道输入选择	
7	IN2B	B 通道输入选择	
8	IN4B	B 通道输入选择	
9	IN3B	B 通道输入选择	
10	NC	空脚	
11	OUTB	B 通道输出	
12	VREF	参考电压	
13	IN3A	A 通道输入选择	
14	V+	正电源	
15	OUTA	A 通道输出	
16	GND	地	

（513）NJM3404AM-TE1

引脚号	引脚符号	引 脚 功 能	备　　注
1	A_OUT	放大器 A 输出端	该集成电路为运算放大器，应用电路见附图 2-423（以应用在索尼 KDL-S40A12U 液晶电视上为例）
2	A−IN	放大器 A 反相输入	
3	A+IN	放大器 A 正相输入	
4	V−	电源	
5	B+IN	放大器 B 正相输入	
6	B−IN	放大器 B 反相输入	
7	B_OUT	放大器 B 输出端	
8	V+	电源	

（514）NJM4560M

引脚号	引脚符号	引 脚 功 能	电压/V	备　　注
1	A OUTPUT	输出 A	4.79	1. 封装：采用 DMP8 封装 2. 用途：双运算放大器 3. 应用领域：电视 4. 关键参数：工作电压为±4～±18V 5. 此数据在夏普 LC-20B2EA 液晶电视上测得
2	A−INPUT	反相输入 A	4.79	
3	A+INPUT	非反相输入 A	4.75	
4	V−	负电源	0	
5	B+INPUT	非反相输入 B	4.72	
6	B−INPUT	反相输入 B	4.79	
7	B OUTPUT	输出 B	4.79	
8	V+	正电源	9.41	

（515）NJM4565V

引脚号	引脚符号	引 脚 功 能	电压/V	备　　注
1	A OUTPUT	输出 A	0.71	1. 封装：采用 SSOP8 封装 2. 用途：运算放大器 3. 应用领域：电视 4. 关键参数：工作电压为±4～±18V 5. 此数据在夏普 LC-20B2EA 液晶电视上测得
2	A−INPUT	反相输入 A	2.39	
3	A+INPUT	非反相输入 A	2.39	
4	V−	负电源	−8.11	
5	B+INPUT	非反相输入 B	2.48	
6	B−INPUT	反相输入 B	2.48	
7	B OUTPUT	输出 B	0	
8	V+	正电源	9.41	

（516）NJM4580V

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT1	输出端	该集成电路为双运算放大器，应用在夏普 LC-26GA6E 、 LC-26BV6E 、 LC-37GA6E 、 LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-424（以应用在夏普 32BV6E 液晶电视上为例）
2	−IN1	反相输入端	
3	+IN1	正相输入端	
4	V−	负电源	
5	+IN2	反相输入端	
6	−IN2	正相输入端	
7	OUT2	输出端	
8	V+	正电源	

（517）NJU26206

引脚号	引脚符号	引 脚 功 能	备 注
1	SDI3	音频数据输入	
2	SDI2	音频数据输入	
3	SDI1	音频数据输入	
4	SDI0	音频数据输入	
5	LRI	左右时钟输入	
6	VDDIO	输入与输出电源	
7	BCKI	位时钟输入	
8	VSS	地	
9	VDD	电源	
10	TEST	测试（通过 3.3kΩ电阻连接到 $V_{SS\,IO}$）	
11	MUTEb	主音量电平	
12	WDC	看门狗定时器时钟	
13	PROC	数字信号处理复位	
14	VSS IO	输入与输出地	
15	VDD IO	电源输入与输出	
16	SEL	I^2C 选择与串行总线	
17	VDD PLL	锁相环模拟电源	1. 封装：采用 SSOP44 （无铅）封装 2. 用途：内置杜比 Pro logic Ⅱx /虚拟杜比环绕声解码器数字信号处理器。NJU26206 不仅提供杜比定向逻辑 IIx，还提供虚拟杜比环绕声、低音管理、5 段 PEQ 和唇形同步延时功能。 3. 应用领域：适用于多声道产品，例如汽车音响，或者 2 声道产品，例如液晶电视和等离子电视 4. 关键参数：外部时钟频率 （12.288MHz PLL 内部）、工作电压 （$V_{DD}=V_{DDPLL}=1.8V$ / $V_{DDIO}=3.3V$） 、输入端（5.0V 输入宽容） 5. 内部框图见附图 2-425
18	VSS PLL	锁相环模拟地	
19	VSS	地	
20	VDD	电源	
21	CLKOUT	振荡器时钟输出	
22	CLK	时钟输入	
23	VSS IO	输入与输出地	
24	VDD IO	输入与输出电源	
25	RESETb	复位	
26	TEST	测试（连接到 VDD IO ）	
27	TEST	测试（连接到 VSS IO ）	
28	TEST	测试（连接到 VSS IO ）	
29	AD1/SDIN	I^2C 地址/串行输入	
30	SD2/SSb	I^2C 地址/串行使能	
31	SCL/SCK	I^2C 时钟/串行时钟	
32	SDA/SDOUT	I^2C 输入与输出/串行输出	
33	VDD IO	输入与输出电源	
34	MCK	主时钟输出	
35	BCKO	位时钟输出	
36	LRO	左右时钟输出	
37	SDO3	音频数据输出通道 3	
38	SDO2	音频数据输出通道 2	
39	SDO1	音频数据输出通道 1	
40	SDO0	音频数据输出通道 0	
41	VDD IO	输入与输出电源	
42	VSS IO	输入与输出地	
43	VSS	地	
44	VDD	电源	

（518）NJU26901

引脚号	引脚符号	引 脚 功 能	备 注
1	SDI	音频数据输入	该集成电路为数字音频延迟电路，应用电路见附图 2-426（以应用在夏普 LCD-37GA6 液晶电视上为例）
2	LRI	左右时钟输入	
3	BCKI	位时钟输入	
4	VSS	地	
5	COVNT0	延迟时间控制	
6	COVNT1	延迟时间控制	
7	SDO	音频数据输出	
8	VDD	电源（+2.5V）	

（519）NJW1142

引脚号	引脚符号	引 脚 功 能	备　　注
1	IN1a	音频输入 1a	应用电路见附图 2-427（以应用在长虹 LS02 机心液晶电视上为例）
2	IN2a	音频输入 2a	
3	IN3a	音频输入 3a	
4	IN4a	音频输入 4a	
5	MONa	音频监控输出 a	
6	SR FIL	环绕滤波端	
7	TONE-Ha	左声道高音滤波端	
8	TONE-La	左声道低音滤波端	
9	LINEa	扬声器左声道信号输出	
10	OUTa	耳机左声道信号输出	
11	CVA	噪声抑制端（左声道音量与平衡）	
12	CVB	噪声抑制端（右声道音量与平衡）	
13	SDA	I^2C 总线数据输入	
14	SCL	I^2C 总线时钟信号输入	
15	GND	地	
16	V+	+9V 供电端	
17	Vref	参考电压端	
18	CTL	噪声抑制端（低音）	
19	CTH	噪声抑制端（高音）	
20	AGC	AGC 滤波端	
21	OUTb	耳机右声道信号输出	
22	LINEb	扬声器右声道信号输出	
23	TONE-Lb	右声道低音滤波端	
24	TONE-Hb	右声道高音滤波端	
25	SR FIL	噪声抑制端（环绕控制）	
26	MONb	音频监控输出 b（AV1 右声道输出信号）	
27	IN4b	音频输入 4b（TV 右声道）	
28	IN3b	音频输入 3b（数字信号输出右声道）	
29	IN2b	音频输入 2b（DMP 右声道）	
30	IN1b	音频输入 1b（AV2 右声道）	

（520）NJW1144

引脚号	引脚符号	引 脚 功 能	备　　注
1	IN1a	A 通道输入端	该集成电路为音频处理器，应用电路见附图 2-428（以应用在创维 32L98SW、8TTN 机心液晶电视上为例）
2	IN2a	A 通道输入端	
3	IN3a	A 通道输入端	
4	IN4a	A 通道输入端	
5	IN5a	A 通道输入端	
6	IN6a	A 通道输入端	
7	MONa	A 通道监视输出	
8	SRS/SS FIL1	环绕声过滤器	
9	BBE1a	A 通道 BBE 滤波	
10	BBE2a	A 通道 BBE 滤波	
11	TONE-Ha	A 通道高音滤波	
12	TONE-La	A 通道低音滤波	
13	LINEa	A 通道线路输出	
14	OUTa	A 通道输出	
15	AGC	AGC 滤波	
16	CVa	降低噪声滤波器（为 A 通道音量/平衡）	
17	CVb	降低噪声滤波器（为 B 通道音量/平衡）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
18	SDA	I^2C 总线数据输入	该集成电路为音频处理器，应用电路见附图 2-428（以应用在创维 32L98SW、8TTN 机心液晶电视上为例）
19	SCL	I^2C 总线时钟输入	
20	GND	地	
21	V+	电源	
22	VREF	参考电压	
23	CSB	降低噪声滤波器（为 BBE ON/OFF 控制）	
24	CTL	降低噪声滤波器（为低音控制）	
25	CTH	降低噪声滤波器（为高音控制）	
26	CSR	降低噪声滤波器（为环绕声 ON/OFF 控制）	
27	OUTb	B 通道输出	
28	LINEb	B 通道线路输出	
29	TONE-Lb	B 通道低音滤波	
30	TONE-Hb	B 通道高音滤波	
31	BBE2b	B 通道 BBE 滤波	
32	BBE1b	B 通道 BBE 滤波	
33	SRS FIL2	环绕声滤波 2	
34	MONb	B 通道监视输出	
35	IN6b	B 通道输入	
36	IN5b	B 通道输入	
37	IN4b	B 通道输入	
38	IN3b	B 通道输入	
39	IN2b	B 通道输入	
40	IN1b	B 通道输入	

（521）NJW1303V

引脚号	引脚符号	引 脚 功 能	备　注
1	CSYNCOUT	彩色同步输出	1. 封装：采用 SSOP14 封装 2. 用途：NJW1303V 是执行复合视频信号的水平和垂直同步信号的同步分离器。它包含用于 H，V 的倒计时电路，可在微弱信号中保持高同步分离 3. 应用领域：适用于汽车导航系统和液晶电视 4. 关键参数：工作电压（*V*+=2.7～5.3V）、工作电流（*V*+=5V 时，一般为 5mA） 5. 外形及内部框图见附图 2-429
2	SYNCIN	同步输入	
3	VCC	电源	
4	VD	场同步	
5	HD	行同步	
6	DIGREF	数字参考	
7	SW	开关	
8	BGP	色同步门单稳	
9	VCO OUT	压控振荡器输出	
10	VCO FILTER2	压控振荡滤波 2	
11	VCO FILTER1	压控振荡滤波 1	
12	LPF	低通滤波器	
13	GND	地	
14	VS	地	

（522）NLASB3157DFT2G

引脚号	引脚符号	引 脚 功 能	备　注
1	B1	输入端	该集成电路为 2：1 多路复用器，应用电路见附图 2-430（以应用在 LG 55LD650 液晶电视上为例）
2	GND	地	
3	B0	输入端	
4	A	输出端	
5	VCC	电源	
6	SELECT	选择	

（523）NT5TU128M8DE

引脚号	引脚符号	引 脚 功 能	备　注
E8	CK	时钟信号输入	
F8	CK	差分时钟信号输入	
F2	CKE	时钟使能	
F7	RAS	行地址信号	
G7	CAS	列地址信号	
F3	WE	写使能	
G8	CS	芯片选择	
G2	BA0	栈地址信号输入	
G3	BA1	栈地址信号输入	
G1	NC1/BA2	空脚/栈地址信号输入	
H8	A0	地址信号输入	
H3	A1	地址信号输入	
H7	A2	地址信号输入	
J2	A3	地址信号输入	
J8	A4	地址信号输入	
J3	A5	地址信号输入	
J7	A6	地址信号输入	
K2	A7	地址信号输入	
K8	A8	地址信号输入	
K3	A9	地址信号输入	
H2	A10/AP	地址信号输入/预自动充电	
K7	A11	地址信号输入	
L2	A12	地址信号输入	
L8	A13	地址信号输入	
L3	NC2/A14	空脚/地址信号输入	
L7	NC3/A15	空脚/地址信号输入	
F9	ODT	片内终结器	
E7	VSSDL	地	
E1	VDDL	电源	该集成电路为 1Gbit DDR2 SDRAM，采用 60 脚 BGA 封装，应用在 LG 55LD650 液晶电视上
E2	VREF	参考电压	
K9	VSS4	地	
J1	VSS3	地	
E3	VSS2	地	
A3	VSS1	地	
D8	VSSQ5	地	
D2	VSSQ4	地	
B8	VSSQ3	地	
B2	VSSQ2	地	
A7	VSSQ1	地	
H9	VDD4	电源	
E9	VDD3	电源	
L1	VDD2	电源	
A1	VDD1	电源	
C9	VDDQ5	电源	
C7	VDDQ4	电源	
C3	VDDQ3	电源	
C1	VDDQ2	电源	
A9	VDDQ1	电源	
A2	RDQS	读数据选通	
B3	RDQS	输入数据掩膜/读数据选通	
A8	DQS	数据选通	
B7	DQS	数据选通	
B9	DQ7	数据选通	
B1	DQ6	数据选通	
D9	DQ5	数据选通	
D1	DQ4	数据选通	
D3	DQ3	数据选通	
D7	DQ2	数据选通	
C2	DQ1	数据选通	
C8	DQ0	数据选通	

（524）NT952E

引脚号	引脚符号	引 脚 功 能	备 注
1	GPC[14]/XD.NF_BSY/CF_IORDY	通用 C 端口/忙信号/ IO 准备信号	该集成电路应用在海尔 L32N01 液晶电视上，应用电路见附图 2-431
2	GPC[13]/SD_CD_N	通用 C 端口/检测信号	
3	GPC[12]/SD_PWE_N	通用 C 端口/写允许位	
4	GPC[11]/SD.XD.CF.NF_D3	通用 C 端口/数据信号	
5	GPC[10]/SD.XD.CF.NF_D2	通用 C 端口/数据信号	
6	GPC[9]/SD.XD.CF.NF_D1	通用 C 端口/数据信号	
7	GPC[8]/SD.XD.CF.NF_D0/DSU1.UR1_RX	通用 C 端口/数据信号/接收信号	
8	GPC[7]SD_CMD/XD.NF_ALE/CF_DA[0]/UR1_TX	通用 C 端口/命令信号/DA 信号/发送信号	
9	GPC[6]/SD_CLK/DSU1_TX	通用 C 端口/时钟信号/发送信号	
10	PLL2_VSS3	地	
11	PLL2_VLF	外接锁相环所需的滤波电容	
12	PLL_VDD3	电源	
13	PLL1_VLF	外接锁相环所需的滤波电容	
14	PLL1_VSS3	地	
15	USB_VDD3	电源	
16	DN	USB 数据总线	
17	DP	USB 数据总线	
18	USB_VSS3	地	
19	RREFEXT	参考电阻	
20	USB_VDD18	电源	
21	USB_VSS18	地	
22	VDD18	电源	
23	XTALI	晶振输入	
24	XTALO	晶振输出	
25	GPI[21]/IO_MUTE/DSU1.DSU2.UR1.UR2.UR3_TX	通用端口 I/静音控制/发送信号	
26	RESET_N	复位信号	
27	IR	中断请求	
28	GPC[0]/USB_PWE/DSU1.DSU2.UR1.UR2.UR3_RX	通用端口 C/USB 写允许位/接收信号	
29	GPA[0]/SF_CSN/UR1_RX/DSU2_RX	通用端口 A/芯片选择/接收信号/接收信号	
30	GPA[1]/SF_CLK/UR1_TX/DSU2_TX	通用端口 A/时钟信号/接收信号/接收信号	
31	GPA[2]/SF_DIO/BA[1]	通用端口 A/数据输入与输出/栈地址信号	
32	GPA[3]/SF_DIO/MA[11]	通用端口 A/数据输入与输出/存储器地址线	
33	DCFBK2	反馈信号	
34	DCFBK1	反馈信号	
35	GPI[19]/DCPWM2	通用端口 I/脉宽调制信号	
36	GPI[18]/DCPWM1	通用端口 I/脉宽调制信号	
37	GPD[9]/PWM1/INT[1]	通用端口 D/脉宽调制信号/中断信号	
38	GPD[2]/POL/PHS/DSU1_RX	通用端口 D/数据信号极性反转的控制信号/行同步信号/接收信号	
39	GPD[3]/STVD/DSU1_TX	通用端口 D/垂直移位脉冲信号/发送信号	
40	GPD[4]/CLKV/PVS/UR2.UR3.DSU2_RX	通用端口 D/时钟信号/场同步信号/接收信号	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
41	VDD3	电源	
42	GPD[5]/OEV/UR2.UR3.DSU2_TX	通用端口 D/输出允许信号（行）/发送信号	
43	GPD[1]/OEH（LP）/PDE/UR1_TX	通用端口 D/输出允许信号（场）/发送信号	
44	GPD[0]/STHL/UR1_RX	通用端口 D/由右至左的列位移起始控制信号/接收信号	
45	GPD[8]/CPH3/DCPWM3	通用端口 D/预热时间电容设置端/脉宽调制信号	
46	GPD[7]/CPH2/INT[0]	通用端口 D/预热时间电容设置端/中断信号	
47	GPD[6]CPH1/PCLK	通用端口 D/预热时间电容设置端/时钟信号	
48	GPE[5]/XD_CE	通用端口 E/芯片使能	
49	GPE[4]/XD_CD	通用端口 E/检测信号	
50	AAVDD	电源	
51	AMID	中间值	
52	ADAC1L	左声道音频信号	
53	ADAC2R	右声道音频信号	
54	VREF	参考电压	
55	FSADJ	满刻度电流输出调节端	
56	AVSS	地	
57	CVBS	复合视频信号	
58	AVDD	电源	
59	R/G/Y	红基色/绿基色/亮度信号	
60	AVSS	地	
61	G/B/Pb	绿基色/蓝基色/Pb 信号	
62	AVDD	电源	
63	B/R/Pr	蓝基色/红基色/Pr 信号	
64	AVSS	地	
65	VSSA5	地	
66	VOUTR	红基色信号输出	
67	VOUTG	绿基色信号输出	
68	VOUTB	蓝基色信号输出	
69	VDDA5	电源	
70	MD[0]	数据信号	
71	MD[1]	数据信号	
72	MD[2]	数据信号	
73	MD[3]	数据信号	
74	MD[4]	数据信号	
75	MD[5]	数据信号	
76	MD[6]	数据信号	
77	MD[7]	数据信号	
78	MDQM	数据屏蔽	
79	VDD3	电源	
80	MD[15]	数据信号	
81	MD[14]	数据信号	
82	MD[13]	数据信号	

该集成电路应用在海尔 L32N01 液晶电视上，应用电路见附图 2-431

（续）

引脚号	引脚符号	引 脚 功 能	备 注
83	MD[12]	数据信号	
84	MD[11]	数据信号	
85	MD[10]	数据信号	
86	MD[9]	数据信号	
87	MD[8]	数据信号	
88	VSS	地	
89	MCLK	时钟信号	
90	MA[11]	地址信号	
91	MA[9]	地址信号	
92	MA[8]	地址信号	
93	MA[7]	地址信号	
94	MA[6]	地址信号	
95	MA[5]	地址信号	
96	MA[4]	地址信号	
97	VDD18	电源	
98	MWE_N	写使能	
99	MCAS_N	列地址信号	
100	MRAS_N	行地址信号	
101	MBA[0]	栈地址信号	
102	MBA[1]	栈地址信号	
103	MA[10]	地址信号	
104	MA[0]	地址信号	该集成电路应用在海尔 L32N01 液晶电视上，应用电路见附图 2-431
105	MA[1]	地址信号	
106	MA[2]	地址信号	
107	MA[3]	地址信号	
108	ADC IN	ADC 输入	
109	GPF[4]/SD.XD.CF.NF_D4	通用端口 F/数据信号	
110	GPF[5]/SD.XD.CF.NF_D5	通用端口 F/数据信号	
111	GPF[6]/SD.XD.CF.NF_D6	通用端口 F/数据信号	
112	GPF[7]/SD.XD.CF.NF_D7	通用端口 F/数据信号	
113	GPI[0]/CF_IORD	通用端口 I/读数据信号	
114	GPI[1]/CF_IOWR	通用端口 I/写数据信号	
115	GPI[2]/CF_DA[1]/UR3_RX	通用端口 I/DA 信号/接收信号	
116	GPI[3]/CF_DA[2]/UR3_TX	通用端口 I/DA 信号/发送信号	
117	GPI[6]/CF_INTRQ	通用端口 I/DA 信号/中断请求信号	
118	GPI[7]/CF_RESET	通用端口 I/DA 信号/复位信号	
119	GPI[8]/CF_CD[0]	通用端口 I/检测信号	
120	GPI[9]/CF_CD[1]/NF_CE[0]	通用端口 I/检测信号/芯片使能	
121	VDD18	电源	
122	GPF[9]/XD.NF_CLE	通用端口 F/命令锁存使能	
123	GPF[10]/XD.NF_REN/CF_CS[0]	通用端口 F/读使能/芯片选择	
124	GPF[11]/XD.NF_REN/CF_CS[1]	通用端口 F/读使能/芯片选择	
125	GPF[12]/XD.NF_WPN	通用端口 F/写保护	
126	GPC[25]/SD_WP	通用端口 C/写保护	
127	VDD3	电源	
128	GPC[15]/MSINS_N	通用端口 C	

（525）NTP3000

引脚号	引脚符号	引 脚 功 能	备　注
1	BST1A	自举电源	NTP3000 是由 NeoFidelity 推出的一款 2.1 声道的功放，它是一款集成了 PWM 处理器和功率级的单一芯片组，将原来的两个芯片整合为一片，应用在三星、LG 以及 TCL 等液晶电视上，应用电路见附图 2-432（以应用在三星 LA46S81B 液晶电视上为例）
2	VDR1A	栅极驱动电压调节退耦	
3	RESET	复位	
4	AD	I^2C 地址选择	
5	VSS_	地	
6	CLK_	时钟信号	
7	CLK_	时钟信号	
8	VDD_	电源	
9	DGNDPLL	地	
10	AGNDPLL	地	
11	LFM	线性调频	
12	AVDDPLL	电源	
13	DVDDPLL	电源	
14	TEST0	测试	
15	DVSS	地	
16	DVDD	电源	
17	SDATA	I^2S 串行数据输入	
18	WCK	I^2S 字时钟	
19	BCK	I^2S 位时钟	
20	SDA	I^2C 数据信号	
21	SCL	I^2C 时钟信号	
22	AUX_PWM3B	音频输入接口_脉冲宽度调制	
23	AUX_PWM3A	音频输入接口_脉冲宽度调制	
24	PWM_MASK_2	脉冲宽度调制_掩膜（外部功率装置开/关控制保护）	
25	SOFT_RESET_2	软启动_复位	
26	VDR2B	栅极驱动电压调节退耦	
27	BST2B	自举电源	
28	PGND2B	地	
29	PGND2B	地	
30	OUT2B	功率级 PWM 输出	
31	OUT2B	功率级 PWM 输出	
32	PVDD2B	电源（为 PWM 功率级）	
33	PVDD2B	电源（为 PWM 功率级）	
34	PVDD2A	电源（为 PWM 功率级）	
35	VDD2A	电源	
36	OUT2A	功率级 PWM 输出	
37	OUT2A	功率级 PWM 输出	
38	PGND2A	地	
39	PGND2A	地	
40	BST2A	自举电源	
41	VDR2A	栅极驱动电压调节退耦	
42	NC	空脚	
43	VDR1B	栅极驱动电压调节退耦	
44	BST1B	自举电源	
45	PGND1B	地	
46	PGND1B	地	
47	OUT1B	功率级 PWM 输出	
48	OUT1B	功率级 PWM 输出	
49	PVDD1B	电源（为 PWM 功率级）	
50	PVDD1B	电源（为 PWM 功率级）	
51	PVDD1A	电源（为 PWM 功率级）	
52	PVDD1A	电源（为 PWM 功率级）	
53	OUT1A	功率级 PWM 输出	
54	OUT1A	功率级 PWM 输出	
55	PGND1A	地	
56	PGND1A	地	

（526）NTP3000A

引脚号	引脚符号	引 脚 功 能	备　注
1	BST1A	自举电源	NTP3000A 是由 NeoFidelity 推出的一款 2.1 声道的功放，它是一款集成了 PWM 处理器和功率级的单一芯片组，将原来的两个芯片整合为一片，应用在三星、LG 以及 TCL 等液晶电视上，应用电路见附图 2-433（以应用在 LG 47LG60FR 液晶电视上为例）
2	VDR1A	栅极驱动电压调节退耦	
3	RESET	复位	
4	AD	I^2C 地址选择	
5	VSS_IO	地	
6	CLK_I	时钟信号输入	
7	CLK_O	时钟信号输出	
8	VDD_IO	电源	
9	DGNDPLL	地	
10	AGNDPLL	地	
11	LFM	线性调频	
12	AVDDPLL	电源	
13	DVDDPLL	电源	
14	NC_1	空脚	
15	DVSS	地	
16	DVDD	电源	
17	SDATA	I^2S 串行数据输入	
18	WCK	I^2S 字时钟	
19	BCK	I^2S 位时钟	
20	SDA	I^2C 数据信号	
21	SCL	I^2C 时钟信号	
22	PWM_3BPWM_HP2	音频输入接口_脉冲宽度调制_耳机信号	
23	PWM_3APWM_HP1	音频输入接口_脉冲宽度调制_耳机信号	
24	PROTECT	外部功率装置开/关控制保护	
25	FAULT	故障信号	
26	VDR2B	栅极驱动电压调节退耦	
27	BST2B	自举电源	
28	PGND2B_1	地	
29	PGND2B_2	地	
30	OUT2B_1	功率级 PWM 输出	
31	OUT2B_2	功率级 PWM 输出	
32	PVDD2B_1	电源（为 PWM 功率级）	
33	PVDD2B_2	电源（为 PWM 功率级）	
34	PVDD2A_1	电源（为 PWM 功率级）	
35	VDD2A_2	电源	
36	OUT2A_1	功率级 PWM 输出	
37	OUT2A_2	功率级 PWM 输出	
38	PGND2A_1	地	
39	PGND2A_2	地	
40	BST2A	自举电源	
41	VDR2A	栅极驱动电压调节退耦	
42	NC_2	空脚	
43	VDR1B	栅极驱动电压调节退耦	
44	BST1B	自举电源	
45	PGND1B_1	地	
46	PGND1B_2	地	
47	OUT1B_1	功率级 PWM 输出	
48	OUT1B_2	功率级 PWM 输出	
49	PVDD1B_1	电源（为 PWM 功率级）	
50	PVDD1B_2	电源（为 PWM 功率级）	
51	PVDD1A_1	电源（为 PWM 功率级）	
52	PVDD1A_2	电源（为 PWM 功率级）	
53	OUT1A_1	功率级 PWM 输出	
54	OUT1A_2	功率级 PWM 输出	
55	PGND1A_1	地	
56	PGND1A_2	地	

（527）NTP-3100L

引脚号	引脚符号	引 脚 功 能	备　注
1	BST1A	自举电源	
2	VDR1A	栅极驱动电压调节退耦	
3	RESET	复位	
4	AD	I^2C 地址选择	
5	DVSS_1	地	
6	VSS_IO	地	
7	CLK_I	时钟信号输入	
8	CLK_O	时钟信号输出	
9	DGND_PLL	地	
10	AGND_PLL	地	
11	LFM	线性调频	
12	AVDD_PLL	电源	
13	DVDD_PLL	电源	
14	TEST0	测试	
15	DVSS_2	地	
16	DVDD	电源	
17	SDATA	I^2S 串行数据输入	
18	WCK	I^2S 字时钟	
19	BCK	I^2S 位时钟	
20	SDA	I^2C 数据信号	
21	SCL	I^2C 时钟信号	
22	MONITOR_0	监视器信号输出（来自处理块）	
23	MONITOR_1	监视器信号输出（来自处理块）	
24	MONITOR_2	监视器信号输出（来自处理块）	
25	FAULT	故障信号	
26	VDR2B	栅极驱动电压调节退耦	该集成电路为数字音频放大器，应用在三星、LG 以及 TCL 等液晶电视上，应用电路见附图 2-434（以应用在 LG 37LH20RC-TA 液晶电视上为例）
27	BST2B	自举电源	
28	PGND2B_1	地	
29	PGND2B_2	地	
30	OUT2B_1	功率级 PWM 输出	
31	OUT2B_2	功率级 PWM 输出	
32	PVDD2B_1	电源（为 PWM 功率级）	
33	PVDD2B_2	电源（为 PWM 功率级）	
34	PVDD2A_1	电源（为 PWM 功率级）	
35	PVDD2A_2	电源	
36	OUT2A_1	功率级 PWM 输出	
37	OUT2A_2	功率级 PWM 输出	
38	PGND2A_1	地	
39	PGND2A_2	地	
40	BST2A	自举电源	
41	VDR2A	栅极驱动电压调节退耦	
42	NC	空脚	
43	VDR1B	栅极驱动电压调节退耦	
44	BST1B	自举电源	
45	PGND1B_1	地	
46	PGND1B_2	地	
47	OUT1B_1	功率级 PWM 输出	
48	OUT1B_2	功率级 PWM 输出	
49	PVDD1B_1	电源（为 PWM 功率级）	
50	PVDD1B_2	电源（为 PWM 功率级）	
51	PVDD1A_1	电源（为 PWM 功率级）	
52	PVDD1A_2	电源（为 PWM 功率级）	
53	OUT1A_1	功率级 PWM 输出	
54	OUT1A_2	功率级 PWM 输出	
55	PGND1A_1	地	
56	PGND1A_2	地	

（528）NTP8230

引脚号	引脚符号	引 脚 功 能	备　　注
1	AVDD_PLL	电源（为 PLL 模拟块，1.8V）	NTP8230 是一款单芯片全数字音频放大器，包括立体声放大器功率级的系统，应用在液晶电视、等离子电视和音箱上
2	DVDD_PLL	电源（为 PLL 数字块，1.8V）	
3	LF	外部 PLL 环路滤波	
4	GND	地	
5	SDATA	I^2S 串行数据输入	
6	WCK	I^2S 字时钟	
7	BCK	I^2S 位时钟	
8	SDA	I^2C 数据	
9	SCL	I^2C 时钟	
10	DVDD	电源（为核心块，1.8V）	
11	FAULT	故障输入	
12	PWM_MASK_2	脉冲宽度调制（外部功率装置开/关控制保护）	
13	S_WOOFER_A/ MONITOR_0	低音扬声器信号/监视器信号输出（来自处理块）	
14	S_WOOFER_A/ MONITOR_1	低声扬声器信号/监视器信号输出（来自处理块）	
15	HP_L	左音频通道耳机信号	
16	HP_R	右音频通道耳机信号	
17	HP_MUTE	外部耳机静音信号	
18	BST2B	自举电源	
19	PGND2B	地	
20	OUT2B	功率级 PWM 输出	
21	OUT2B	功率级 PWM 输出	
22	PVDD2	电源（为 PWM 功率级）	
23	PVDD2	电源（为 PWM 功率级）	
24	PVDD2	电源（为 PWM 功率级）	
25	OUT2A	功率级 PWM 输出	
26	OUT2A	功率级 PWM 输出	
27	PGND2A	地	
28	BST2A	自举电源	
29	VDR2	栅极驱动电压调节退耦	
30	AGND	地	
31	VCC5	电源（逻辑电压退耦）	
32	VDR1	栅极驱动电压调节退耦	
33	BST1B	自举电压	
34	PGND1B	地	
35	OUT1B	功率级 PWM 输出	
36	OUT1B	功率级 PWM 输出	
37	PVDD1	电源（为 PWM 功率级）	
38	PVDD1	电源（为 PWM 功率级）	
39	PVDD1	电源（为 PWM 功率级）	
40	OUT1A	功率级 PWM 输出	
41	OUT1A	功率级 PWM 输出	
42	PGND1A	地	
43	BST1A	自举电源	
44	RESET	复位（低态有效）	
45	AD	I^2C 地址选择	
46	CLK_I	系统主时钟输入	
47	CLK_OUT	系统主时钟输出	
48	VDD_IO	电源（为数字接口输入与输出口，3.3V）	

（529）NXP2071

引脚号	引脚符号	引 脚 功 能	备　　注
1	IFB	电流反馈输入	该集成电路为半桥控制 IC 用于 CCFL 背光，其应用电路见附图 2-435（以应用在康佳 LC32ES62，板号为 34006601 为例）
2	CIFB	电流调节电容	
3	VFB	电压反馈输入	
4	CVFB	电压调节电容	
5	CSWP	频率扫描电容	
6	CT	故障定时电容	
7	CF	高频振荡器定时电容	
8	IREF	参考电流输出	
9	CPWM	PWM 定时电容	
10	SGND	信号地	
11	COMM	主/从通信	
12	non FAULT	状态信号输入与输出	
13	PWMD	数字 PWM 调光输入与输出	
14	PWMA	模拟 PWM 调光输入与输出	
15	EN	芯片使能输入	
16	VDD	电源输入	
17	PGND	地	
18	GL	低侧驱动器输出	
19	NC	空脚	
20	NC	空脚	
21	NC	空脚	
22	SH	高侧源连接	
23	FS	浮动电源	
24	GH	高侧驱动输出	

（530）OB3318

引脚号	引脚符号	引 脚 功 能	备　　注
1	ENA	误差放大器输入	1. 封装：采用 SOP－16 与 TSSOP－16 无铅环保封装 2. 用途：冷阴极荧光灯管控制 IC 3. 应用领域：适用于各种液晶显示屏背光电源系统，包括： LCD 显示器，液晶电视，笔记本计算机，便携式 DVD，数码相机，工业设备、汽车、手持设备中的液晶显示器
2	SST	软启动	
3	CS	电流检测输入	
4	NC	空脚	
5	STIME	时钟端	
6	VS	电压检测	
7	VDDA	模拟电源	
8	P－GATE	脉冲驱动器	
9	N－GATE	脉冲驱动器	
10	PGND	电源地	
11	RI	复位输入	
12	RT	定时电阻	
13	AGND	模拟地	
14	BF/DMOD	反馈/解调器	
15	DIM	数字模块输入	
16	SVD	取样	

（531）OZ960

引脚号	引脚符号	引 脚 功 能	备 注
1	CTIMR	CCFL 点灯时间电容器	1. 封装：采用 20 脚 DIP/SSOP 封装 2. 用途：用于背光控制的高效率零电压图像的 DC/AC 转换 IC 3. 引脚排列及内部框图见附图 2-436
2	OVP	电压检测输出	
3	ENA	点灯控制电平输入	
4	SST	软启动电容器	
5	VDDA	电源供电	
6	GNDA	模拟信号地	
7	REF	参考电压输出	
8	RT1	点灯频率编程电阻	
9	FB	CCFL 电流反馈信号输入	
10	CMP	电流误差放大器补偿输出	
11	NDR_D	N-MOSFET 驱动输出	
12	PDR_C	P-MOSFET 驱动输出	
13	LPWM	低频 PWM 亮度控制模拟信号	
14	DIM	亮度控制输入	
15	LCT	亮度控制三角波频率输入	
16	PGND	电源地	
17	RT	工作频率计时电阻	
18	CT	工作频率计时电容	
19	PDR_A	P-MOSFET 驱动输出	
20	NDR_B	N-MOSFET 驱动输出	

（532）OZ961ISN

引脚号	引脚符号	引 脚 功 能	备 注
1	CTR	CCFL 点灯时间电容器	该集成电路为背光驱动主芯片，应用在夏普 LC-26GA6E、LC-26BV6E 、 LC-37GA6E 、LC-32BV6E、LC-32GA6E 液晶电视上
2	OVP	过电压保护	
3	ENA	使能输入	
4	SST	定时电容提供软启动时间	
5	VDD	电源	
6	AGND	地	
7	REF	参考电压输出	
8	RET	点灯频率编程电阻	
9	FB	电流检测反馈	
10	CMP	电压控制回路补偿	
11	NDRVD	N-MOSFET 栅极驱动输出	
12	PDRVC	P-MOSFET 栅极驱动输出	
13	LPWM	低频率 PWM 信号（为调光控制）	
14	DIM	DC 电压输入（为 PWM 占空比）	
15	LCT	定时电容提供 PWM 频率	
16	PGNDT	地	
17	RT	工作频率计时电阻	
18	CT	工作频率计时电容	
19	PDRA	P-MOSFET 栅极驱动输出	
20	NDRB	N-MOSFET 栅极驱动输出	

（533）OZ964SN

引脚号	引脚符号	引 脚 功 能	备　　注
1	CTIMR	CCFL 点灯时间电容器	该集成电路为背光驱动主芯片，应用在海信 TLM55V88GP 液晶电视上。典型应用电路见附图 2-437
2	OVP	电压反馈	
3	ENA	使能输入	
4	SST	定时电容提供软启动时间	
5	VDDA	电源	
6	GNDA	地	
7	REF	参考电压输出	
8	RT1	点灯频率编程电阻	
9	FB	电流检测反馈	
10	CMP	电压控制回路补偿	
11	NDR_D	N-MOSFET 栅极驱动输出	
12	PDR_C	P-MOSFET 栅极驱动输出	
13	LPWM	低频率 PWM 信号（为调光控制）	
14	DIM	DC 电压输入（为 PWM 占空比）	
15	LCT	定时电容提供 PWM 频率	
16	PGND	地	
17	RT	工作频率计时电阻	
18	CT	工作频率计时电容	
19	PDR_A	P-MOSFET 栅极驱动输出	
20	NDR_B	N-MOSFET 栅极驱动输出	

（534）OZ9902C

引脚号	引脚符号	引 脚 功 能	备　　注
1	UVLS	输入欠电压保护（此脚电压低于 3V 时，芯片就会被关断）	OZ9902C 是集成了两路带 BOOST 升压的 LED 背光驱动芯片，应用电路见附图 2-438（以应用在康佳 LED32F3300C 液晶电视上为例）
2	VCC	电源	
3	ENA	芯片开关控制	
4	VREF	芯片电压参考	
5	RT	频率调定	
6	PWM	PWM 输入控制信号	
7	ADIM	模拟输入控制	
8	TIMER	保护延时时间设置	
9	SSTCMP	软启动时间设置和补偿	
10	ISEN	LED 电流反馈	
11	PROT	LED MOS 驱动和短路保护	
12	ISW	BOOST 电路电流反馈	
13	OVP	输出过电压保护	
14	GND	地	
15	DRV	MOS 驱动	
16	FAULT	保护错误输出	

（535）OZ9926A

引脚号	引脚符号	引 脚 功 能	备　　注
1	LX2	高边驱动器 2 的外部 N 沟道功率 MOSFET 源极	OZ9926 是高性能 DC-AC 变换用 IC，内置各种调光功能、各种同步功能以及 OVP、OLP 保护功能等。通过驱动变压器直接驱动全桥电路，实现从 PFC 直接输入转换器以及两端高压的转换器等，周边采用较小的元器件即可实现。采用 SOP 封装，24Pin。应用在康佳电源、高压二合一板上（板号：34006383），见附图 2-439
2	HDR2	高边驱动器输出 2（为外部 N 沟道 MOSFET）	
3	BST2	升压电源（为高边驱动器 2）	
4	LDR1	低边驱动器输出 1	
5	LDR2	低边驱动器输出 2	
6	GND	地	
7	RPT	同步输出	
8	CT	高频率振荡器定时电容	
9	SYNC	同步输入信号	
10	LCT	低频率振荡器定时电容	
11	PDIM	DC 输入来控制 PWM 占空比	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
12	VSEN_POL	变压器输出电压/过电流检测和 PWM 调光极性设置	OZ9926 是高性能 DC-AC 变换用 IC，内置各种调光功能、各种同步功能以及 OVP、OLP 保护功能等。通过驱动变压器直接驱动全桥电路，实现从 PFC 直接输入转换器以及两端高压的转换器等，周边采用较小的元器件即可实现。采用 SOP 封装，24Pin。应用在康佳电源、高压二合一板上（板号：34006383），见附图 2-439
13	ISEN	灯电流检测	
14	SSTCMP	软启动和补偿	
15	TIMER	电容设置延时时间	
16	OVPT	过电压保护阈值	
17	UVLS	电源线输入欠电压锁定检测	
18	ADIM	模拟调光输入	
19	ENA	IC 使能	
20	VCC	输入电源	
21	VREF	参考电压	
22	BST1	升压电源（为高边驱动器 1）	
23	HDR1	高边驱动输出 1（为外部 N 沟道 MOSFET）	
24	LX1	高边驱动器 1 的外部 N 沟道功率 MOSFET 源极	

（536）OZ9938

引脚号	引脚符号	引 脚 功 能	备　注
1	DRV1	驱动输出端 1	1. 封装：采用 16 脚封装 2. 用途：专用于 CCFL 驱动的集成电路 3. 应用领域：应用在海信 TLM26E29 液晶电视上 4. 关键参数：最大额定电压为 7V，工作电压为 4.5～5.5V，模拟调光电压为 0.7～2.7V
2	VDDA	电源供电	
3	TIMER	定时器设定	
4	PDIM	控制低频 PWM 信号产生低频脉冲波	
5	ISEN	灯管电流检测	
6	VSEN	反馈电压检测	
7	OVPT	过电压保护	
8	NC	空脚	
9	NC	空脚	
10	ENA	使能	
11	LCT	调光模式选择	
12	SSTCMP	软启动比较输出	
13	CT	外接定时电阻电容	
14	ANGD	接地	
15	DRV2	驱动输出端 2	
16	PGND	地	

（537）OZ9939

引脚号	引脚符号	引 脚 功 能	备　注
1	DRV1	驱动输出	该集成电路为冷阴极荧光灯管驱动电路，应用在创维液晶电视上
2	VDDA	电源电压输入	
3	TIMER	设定启动时间和灯管关掉延迟时间	
4	PDIM	模拟调光，内部 LPWM 调光，外部 PWM 调光的脉冲输入	
5	ISEN	电流取样反馈	
6	VSEN	电压取样反馈	
7	OVPT	过电压过流阈值设定	
8	NC	空脚	
9	NC	空脚	
10	ENA	控制 IC 工作的开/关	
11	LCT	设定内部 PWM 调光频率的定时电容，也是模拟调光选择脚	
12	SSTCMP	设定软启动的时间及其补偿电的电容	
13	CT	设定工作频率及启动频率定时电容与电阻	
14	GNDA	模拟信号地	
15	DRV2	驱动输出	
16	PGND	功率接地	

（538）OZ9976

引脚号	引脚符号	引 脚 功 能	备 注
1	DRV1	驱动输出 1	该集成电路为 INVERTER 高压控制电路，采用双列 16 脚封装，应用在康佳高压电源二合一（板号 34006723）板与 TCL C37E320B（IPL32L 型电源背光一体板）等液晶电视上。应用电路见附图 2-440（应用在康佳 34006723 板上为例）
2	PGND	地	
3	ZCS	零电流开关	
4	RT1	电阻器设置为突出的频率扫描范围	
5	CT	电阻器和电容器的设置为最低运行频率	
6	LCT	电阻器和电容器的设置为低频振荡器	
7	PDIM	PWM 调光输入	
8	VSEN	变压器过电压/过电流检测	
9	ISEN	灯电流检测	
10	SSTCMP	变压器输出过电压/过电流检测和 PWM 调光极性设置	
11	TIMER	电阻器和电容器的设置开关延迟计时器和突出计时器	
12	ADIM	模拟调光输入	
13	ENA	使能端	
14	VREF	5V 参考电压	
15	VIN	输入电压	
16	DRV2	驱动输出 2	

（539）OZ9982

引脚号	引脚符号	引 脚 功 能	备 注
1	VDDP1	电源（第一个低压驱动器的电源）	该集成电路为 MOSFE 驱动 IC，应用在康佳高压/电源二合一板上（板号 34005565），见附图 2-441
2	GNDP1	功率地	
3	LDR1	低压驱动器 1（第一个非浮动驱动器的输出）	
4	NC	空脚	
5	NC	空脚	
6	LDR2	低压驱动器 2（第二个非浮动驱动器的输出）	
7	GNDP2	功率地	
8	VDDP2	电源（第二个低压驱动器的电源）	
9	BST2	第二个浮动驱动器的升压提供端 2	
10	LX2	电感器连接 2（降压转换器的开关节点，和第二个浮动驱动器的接地端）	
11	HDR2	高压驱动器 1（第二个浮动驱动器的输出）	
12	PWM2	高压驱动器 2（第二个浮动驱动器的输出）	
13	PWM1	脉冲驱动器 1	
14	HDR1	高压驱动器 2（第二个浮动器的输入信号）	
15	LX1	电感器连接 1（降压转换器的开关节点，和第一个浮动驱动器的接地端）	
16	BST1	第一个浮动驱动器的升压提供端 1	

（540）P89C61X2

引脚号			引脚符号	引脚功能	备注
LQFP	PLCC44	DIP40			
1	7	6	P1.5	带内部上拉的双向输入/输出端	1. 封装：采用 LQFP44、PLCC44、DIP40 封装 2. 用途：微处理器，采用高性能的静态 80C51 设计，以先进的 CMOS 工艺制造并包含非易失性 Flash 程序存储器，可通过并行编程或系统编程（ISP）的方式进行编程。支持 6 时钟和 12 时钟模式。P89C61X2 分别包含 512B 和 1024B RAM、32 个 I/O 口、3 个 16 位定时/计数器、6 中断源（4 中断优先级）嵌套的中断结构、1 个增强型 UART、看门狗定时器以及片内振荡器和时钟电路 3. 应用在背投与液晶电视上
2	8	7	P1.6	带内部上拉的双向输入/输出端	
3	9	8	P1.7	带内部上拉的双向输入/输出端	
4	10	9	RST	复位	
5	11	10	P3.0/RxD	带内部上拉的双向输入/输出端与串行输入口	
6	12		NIC	不连接	
7	13	11	P3.1/TxD	带内部上拉的双向输入/输出端与串行输出口	
8	14	12	P3.2/INT0	带内部上拉的双向输入/输出端与外部中断 0	

（续）

引脚号			引脚符号	引脚功能	备注
LQFP	PLCC44	DIP40			
9	15	13	P3.3/INT1	带内部上拉的双向输入/输出端与外部中断 1	1. 封装：采用 LQFP44、PLCC44、DIP40 封装 2. 用途：微处理器，采用高性能的静态 80C51 设计，以先进的 CMOS 工艺制造并包含非易失性 Flash 程序存储器，可通过并行编程或系统编程（ISP）的方式进行编程。支持 6 时钟和 12 时钟模式。P89C61X2 分别包含 512B 和 1024B RAM、32 个 I/O 口、3 个 16 位定时/计数器、6 中断源（4 中断优先级）嵌套的中断结构、1 个增强型 UART、看门狗定时器以及片内振荡器和时钟电路 3. 应用在背投与液晶电视上
10	16	14	P3.4/T0	带内部上拉的双向输入/输出端与定时器 0 外部输入	
11	17	15	P3.5/T1	带内部上拉的双向输入/输出端与定时器 1 外部输入	
12	18	16	P3.6/WR	带内部上拉的双向输入/输出端与外部数据存储器写信号	
13	19	17	P3.7/RD	带内部上拉的双向输入/输出端与外部数据存储器读信号	
14	20	18	XTAL2	晶体振荡器输出	
15	21	19	XTAL1	晶体振荡器输入	
16	22	20	VSS	地	
17	23		NIC	不连接	
18	24	21	P2.0/A8	带内部上拉的双向输入/输出端与地址信号	
19	25	22	P2.1/A9	带内部上拉的双向输入/输出端与地址信号	
20	26	23	P2.2/A10	带内部上拉的双向输入/输出端与地址信号	
21	27	24	P2.3/A11	带内部上拉的双向输入/输出端与地址信号	
22	28	25	P2.4/A12	带内部上拉的双向输入/输出端与地址信号	
23	29	26	P2.5/A13	带内部上拉的双向输入/输出端与地址信号	
24	30	27	P2.6/A14	带内部上拉的双向输入/输出端与地址信号	
25	31	28	P2.7/A15	带内部上拉的双向输入/输出端与地址信号	
26	32	29	PSEN	程序存储使能	
27	33	30	ALE	地址锁存使能	
28	34		NIC	不连接	
29	35	31	EA/VPP	外部寻址使能与编程电压	
30	36	32	P0.7/AD7	开漏双向口与数模信号	
31	37	33	P0.6/AD6	开漏双向口与数模信号	
32	38	34	P0.5/AD5	开漏双向口与数模信号	
33	39	35	P0.4/AD4	开漏双向口与数模信号	
34	40	36	P0.3/AD3	开漏双向口与数模信号	
35	41	37	P0.2/AD2	开漏双向口与数模信号	
36	42	38	P0.1/AD1	开漏双向口与数模信号	
37	43	39	P0.0/AD0	开漏双向口与数模信号	
38	44	40	VCC	电源	
39	1		NIC	不连接	
40	2	1	P1.0/T2	带内部上拉的双向输入/输出端与定时/计数器 2	
41	3	2	P1.1/T2EX	带内部上拉的双向输入/输出端与定时/计数器 2	
42	4	3	P1.2	带内部上拉的双向输入/输出端	
43	5	4	P1.3	带内部上拉的双向输入/输出端	
44	6	5	P1.4	带内部上拉的双向输入/输出端	

（541）PACVGA200

引脚号	引脚符号	引 脚 功 能	备　　注
1	VCC4	电源	1. 封装：采用 24 脚 QSOP 封装 2. 用途：VGA 端口辅助电路 3. 应用领域：应用在厦华液晶电视上 4. 关键参数：VCC 最大极限电压范围为 −0.5～+6V
2	VCC1	电源	
3	VIDEO_1	视频 1	
4	VIDEO_2	视频 2	
5	VIDEO_3	视频 3	
6	GNDD	数字地	
7	GNDA	模拟地	
8	TERM_1	外接 75Ω终端电阻	
9	TERM_2	外接 75Ω终端电阻	
10	TERM_3	外接 75Ω终端电阻	
11	PWR_UP	电源	
12	VCC2	电源	
13	V_BIAS	偏置电压	
14	VCC3	电源	
15	DDC_OUT1	数据输出	
16	DDC_IN1	数据输入	
17	DDC_IN2	数据输入	
18	DDC_OUT2	数据输出	
19	SYNC_IN1	同步输入	
20	SYNC_OUT1	同步输出	
21	SYNC_IN2	同步输入	
22	SYNC_OUT2	同步输出	
23	SD1	内部二极管连接	
24	SD2	内部二极管连接	

（542）PCA8563T

引脚号	引脚符号	引 脚 功 能	备　　注
1	XI	振荡器输入	该集成电路为 RTC 时钟/日历芯片，应用电路见附图 2-442（以应用在康佳 LC55TS86N 液晶电视上为例）
2	XO	振荡器输出	
3	INT	中断输出（开漏，低电平有效）	
4	VSS	地	
5	SDA	串行数据输入与输出	
6	SCL	串行时钟输入	
7	CLK	时钟输出，开漏	
8	VCC	电源	

（543）PCA9554A

引脚号	引脚符号	引 脚 功 能	备　　注
1	A0	地址输入 0	该集成电路是带中断的 8 位 I^2C 和 SMBus I/O 口，工作电源电压为 2.3~5.5V，采用 SO、SSOP、TSSOP 封装，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上
2	A1	地址输入 1	
3	A2	地址输入 2	
4	I/O0	输入与输出口	
5	I/O1	输入与输出口	
6	I/O2	输入与输出口	
7	I/O3	输入与输出口	
8	VSS	地	
9	I/O4	输入与输出口	
10	I/O5	输入与输出口	
11	I/O6	输入与输出口	
12	I/O7	输入与输出口	
13	INT	中断输出	
14	SCL	串行时钟线	
15	SDA	串行数据线	
16	VDD	电源	

（544）PCA9555

引脚号	引脚符号	引 脚 功 能	备　　注
1	$\overline{INT}$	中断输出	该集成电路是具有中断输出和配置寄存器的远程 16 位 I^2C 和 SMBus I/O 扩展器，工作电压为 2.3~5.5V。内部框图见附图 2-443，应用电路见附图 2-444（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	A1	地址输入	
3	A2	地址输入	
4	I/O00	端口 0 输入与输出	
5	I/O01	端口 0 输入与输出	
6	I/O02	端口 0 输入与输出	
7	I/O03	端口 0 输入与输出	
8	I/O04	端口 0 输入与输出	
9	I/O05	端口 0 输入与输出	
10	I/O06	端口 0 输入与输出	
11	I/O07	端口 0 输入与输出	
12	VSS	地	
13	I/O10	端口 1 输入与输出	
14	I/O11	端口 1 输入与输出	
15	I/O12	端口 1 输入与输出	
16	I/O13	端口 1 输入与输出	
17	I/O14	端口 1 输入与输出	
18	I/O15	端口 1 输入与输出	
19	I/O16	端口 1 输入与输出	
20	I/O17	端口 1 输入与输出	
21	A0	地址输入	
22	SCL	串行时钟线	
23	SDA	串行数据线	
24	VDD	电源	

（545）PCF8574T

引脚号	引脚符号	引 脚 功 能	备　　注
1	$\overline{INT}$	中断输出（低态有效）	PCF8574 为 I^2C 总线控制的 8 位输入/输出端口扩展器，它是一个硅 CMOS 电路，通过两条双向的 I^2C 总线，为大多数微处理器家族提供输入/输出端口的扩展。工作电压为 2.5V~6V，采用 SSOP20 封装，内部框图及应用电路见附图 2-445（以应用在 TCL MC77 机心液晶电视上为例）
2	SCL	串行时钟线	
3	NC1	空脚	
4	SDA	串行数据线	
5	VDD	电源	
6	A0	地址输入	
7	A1	地址输入	
8	NC2	空脚	
9	A2	地址输入	
10	P0	准双向输入与输出口	
11	P1	准双向输入与输出口	
12	P2	准双向输入与输出口	
13	NC3	空脚	
14	P3	准双向输入与输出口	
15	VSS	地	
16	P4	准双向输入与输出口	
17	P5	准双向输入与输出口	
18	NC4	空脚	
19	P6	准双向输入与输出口	
20	P7	准双向输入与输出口	

（546）PCF8575

引脚号	引脚符号	引 脚 功 能	备　　注
1	$\overline{INT}$	中断输出	该集成电路为 16 位 I^2C 总线的 I/O 扩展器，应用在海信 TLM3733 与 TLM4033 液晶电视上
2	A1	地址输入	
3	A2	地址输入	
4	P00	准双向输入与输出	
5	P01	准双向输入与输出	
6	P02	准双向输入与输出	
7	P03	准双向输入与输出	
8	P04	准双向输入与输出	
9	P05	准双向输入与输出	
10	P06	准双向输入与输出	
11	P07	准双向输入与输出	
12	GND	地	
13	P10	准双向输入与输出	
14	P11	准双向输入与输出	
15	P12	准双向输入与输出	
16	P13	准双向输入与输出	
17	P14	准双向输入与输出	
18	P15	准双向输入与输出	
19	P16	准双向输入与输出	
20	P17	准双向输入与输出	
21	A0	地址输入	
22	SCL	串行时钟线输入	
23	SDA	串行数据线输入与输出	
24	VDD	电源	

（547）PCM1754

引脚号	引脚符号	引 脚 功 能	备　　注
1	BCK	音频数据时钟输入	PCM1754 为 24 位 192kHz 采样增强型多级 Delta-Sigma 音频数-模转换器，它是一个 CMOS 单片集成电路，包括立体声数-模转换器，电路采用小 16 引脚 SSOP 封装，应用在 TCL MC77 机心液晶电视上
2	DATA	音频数据数字输入	
3	LRCK	左右声道音频数据门使能输入	
4	DGND	数字地	
5	NC	空脚	
6	VCC	5V 模拟供电	
7	VOUTL	左声道模拟输出	
8	VOUTR	右声道模拟输出	
9	AGND	模拟地	
10	VCOM	公共电压退耦	
11	ZEROA	左右声道零标记输出	
12	TEST	测试口	
13	DEMP	去加重控制	
14	MUTE	模拟混合控制	
15	FMT	数据格式选择	
16	SCK	系统时钟输入	

（548）PCM1800E

引脚号	引脚符号	引 脚 功 能	备　　注
1	VINL	左通道模拟输入	该集成电路为单端模拟输入的 20 位立体声模-数转换器，采用 24 脚 SSOP 封装，应用在海信 TLM4628LF 液晶电视的录放电路中
2	VREF1	参考退耦电容	
3	REFCOM	参考退耦公共端	
4	VREF2	参考退耦电容	
5	VINR	右通道参考电压输入	
6	RSTB	复位输入（低态有效）	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
7	BYPAS	高通滤波器旁路控制	该集成电路为单端模拟输入的 20 位立体声模-数转换器，采用 24 脚 SSOP 封装，应用在海信 TLM4628LF 液晶电视的录放电路中
8	FMT0	音频数据格式	
9	FMT1	音频数据格式	
10	MODE0	主/从模式选择	
11	MODE1	主/从模式选择	
12	FSYNC	帧同步	
13	LRCK	采样时钟输入与输出	
14	BCK	位时钟输入与输出	
15	DOUT	音频数据输出	
16	SYSCLK	系统时钟输入	
17	DGND	数字地	
18	VDD	电源	
19	CINNR	抗混叠滤波电容器（−），右通道	
20	CINPR	抗混叠滤波电容器（+），右通道	
21	CINNL	抗混叠滤波电容器（−），左通道	
22	CINPL	抗混叠滤波电容器（+），左通道	
23	VCC	电源	
24	AGND	地	

（549）PCSQ0565R

引脚号	引脚符号	引 脚 功 能	备　　注
1	DRAIN	FET 高压电源检测漏极连接	1. 封装：采用 TO－220F－5L 封装 2. 用途：开关电源 3. 应用领域：创维 32M11HM（8M20 机心）液晶电视 4. 关键参数：漏极脚电压（VDS）为 650V、电源电压（VCC）为 20V 5. 内部框图见附图 2-446
2	GND	地	
3	VCC	电源	
4	VFB	PWM 比较反相输入内部连接	
5	SYNC	同步检测比较准谐振开关内部连接	

（550）PI3HDMI1212ABE

引脚号	引脚符号	引 脚 功 能	备　　注
1	CP	外接滤波电容	该集成电路为高清晰度多媒体数字信号处理及转换输出电路，它具有两组 HDMI 信号输入，应用电路见附图 2-447（以应用在飞利浦 32PFL3403 电视上为例）
2	VDD33	电源	
3	CP	外接滤波电容	
4	VDD33	电源	
5	D0+	高速 TMDS 信号输入与输出（正）	
6	D0−	高速 TMDS 信号输入与输出（负）	
7	CP	外接滤波电容	
8	D1+	高速 TMDS 信号输入与输出（正）	
9	D1−	高速 TMDS 信号输入与输出（负）	
10	VDD33	电源	
11	SEL	高速信号控制	
12	GND	地	
13	D2+	高速 TMDS 信号输入与输出（正）	
14	D2−	高速 TMDS 信号输入与输出（负）	
15	CP	外接滤波电容	
16	D3+	高速 TMDS 信号输入与输出（正）	
17	D3−	高速 TMDS 信号输入与输出（负）	
18	VDD33	电源	
19	GND	地	
20	VDD33	电源	
21	VDD33	电源	
22	GND	地	
23	NC	空脚	
24	CP	外接滤波电容	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
25	NC	空脚	
26	VDD33	电源	
27	GND	地	
28	NC	空脚	
29	A0	频带信号输入与输出	
30	VDD50	电源	
31	A1	频带信号输入与输出	
32	GND	地	
33	A2	频带信号输入与输出	
34	GND	地	
35	A3	频带信号输入与输出	
36	IN	频带信号控制	
37	NC	空脚	
38	NC	空脚	
39	VDD50	电源	
40	$\overline{\text{EN}}$	使能（为频带信号）	
41	GND	地	
42	VDD50	电源	
43	NC	空脚	
44	NC	空脚	
45	3B2	频带信号输入与输出	
46	3B1	频带信号输入与输出	
47	2B2	频带信号输入与输出	
48	2B1	频带信号输入与输出	
49	GND	地	
50	1B2	频带信号输入与输出	该集成电路为高清晰度多媒体数字信号处理及转换输出电路，它具有两组HDMI信号输入，应用电路见附图2-447（以应用在飞利浦 32PFL3403 电视上为例）
51	1B1	频带信号输入与输出	
52	0B2	频带信号输入与输出	
53	0B1	频带信号输入与输出	
54	GND	地	
55	VDD33	电源	
56	NC	空脚	
57	CP	外接滤波电容	
58	NC	空脚	
59	NC	空脚	
60	GND	地	
61	VDD33	电源	
62	D3−B	高速 TMDS 信号输入与输出（负）	
63	D3+B	高速 TMDS 信号输入与输出（正）	
64	D2−B	高速 TMDS 信号输入与输出（负）	
65	D2+B	高速 TMDS 信号输入与输出（正）	
66	D1−B	高速 TMDS 信号输入与输出（负）	
67	D1+B	高速 TMDS 信号输入与输出（正）	
68	D0−B	高速 TMDS 信号输入与输出（负）	
69	D0+B	高速 TMDS 信号输入与输出（正）	
70	VDD33	电源	
71	CP	外接滤波电容	
72	D3−A	高速 TMDS 信号输入与输出（负）	
73	D3+A	高速 TMDS 信号输入与输出（正）	
74	D2−A	高速 TMDS 信号输入与输出（负）	
75	D2+A	高速 TMDS 信号输入与输出（正）	
76	D1−A	高速 TMDS 信号输入与输出（负）	
77	D1+A	高速 TMDS 信号输入与输出（正）	
78	D0−A	高速 TMDS 信号输入与输出（负）	
79	D0+A	高速 TMDS 信号输入与输出（正）	
80	VDD33	电源	

（551）PI5V330

引脚号	引脚符号	引 脚 功 能	备　　注
1	IN	选择输入	PI5V330 为 PERICOM 半导体公司生产的 4 通道 2 选 1 高性能视频模拟开关，具有低通道电阻（3Ω）、宽带（200MHZ）、低串优（10MHZ/58dB）等特点。该芯片采用单一+5V 供电电压，16 脚贴片封装，可广泛应用于高端视频系统中，比如高清电视、摄像机、机顶盒、DVD 等产品。应用电路见附图 2-448（以应用在长虹 LS30 机心液晶电视上为例）
2	S1A	模拟视频输入与输出	
3	S2A	模拟视频输入与输出	
4	DA	模拟视频输入与输出	
5	S1B	模拟视频输入与输出	
6	S2B	模拟视频输入与输出	
7	DB	模拟视频输入与输出	
8	GND	地	
9	DC	模拟视频输入与输出	
10	S2C	模拟视频输入与输出	
11	S1C	模拟视频输入与输出	
12	DD	模拟视频输入与输出	
13	S2D	模拟视频输入与输出	
14	S1D	模拟视频输入与输出	
15	$\overline{EN}$	使能	
16	VCC	电源	

（552）PI5V330/PI5V330Q

引脚号	引脚符号	引脚功能	电压/V	电阻 R+/R−/kΩ	备注
1	IN	选择输入	3.31	9.98/6.31	1. 封装：采用 16 脚 SOIC 与 QSOP 封装 2. 用途：视频转换开关 3. 关键参数：工作电压为 5V、带宽为 200MHz 4. 此数据在海信 TLM4277 液晶电视上测得 5. 引脚排列、内部框图及应用电路（以应用在海尔 L26A18-AK 液晶电视上为例）见附图 2-449
2	S1A	模拟视频输入/输出	1.69	7.51/5.52	
3	S2A	模拟视频输入/输出	0	0/0	
4	DA	模拟视频输入/输出	0	9.98/5.02	
5	S1B	模拟视频输入/输出	1.69	7.51/6.57	
6	S2B	模拟视频输入/输出	0	0/0	
7	DB	模拟视频输入/输出	0	9.98/7.51	
8	GND	地	0	0/0	
9	DC	模拟视频输入/输出	0	9.98/7.51	
10	S2C	模拟视频输入/输出	0	0/0	
11	S1C	模拟视频输入/输出	1.69	7.51/6.49	
12	DD	模拟视频输入/输出	0.74	9.98/8.39	
13	S2D	模拟视频输入/输出	0.74	9.98/8.39	
14	S1D	模拟视频输入/输出	0.74	9.98/8.39	
15	$\overline{EN}$	使能	0	0/0	
16	VCC	电源	5.00	1.77/1.21	

（553）PIC12F629、PIC12F675

引脚号	引脚符号	引 脚 功 能	备　　注
PIC12F629			1. 封装：它们均采用 8 引脚 PDIP、SOIC 和 DFN-S 封装 2. 用途：8 位 CMOS 单片机。除了 PIC12F675（应用在 TCL LCD40A71-P 液晶电视上） 具有 10 位 A-D 转换器以外，这两种器件基本类似 3. 内部框图见附图 2-450
1	VDD	电源	
2	GP5/T1CKI/OSC1/CLKIN	双向输入与输出/定时器 1 时钟/振荡器/外部时钟输入	
3	GP4/ $\overline{TIG}$ /OSC2/CLKOUT	双向输入与输出/定时器门电路/振荡器/时钟输出	
4	GP3/ $\overline{MCLR}$ /VPP	输入端/主清零/编程电压	
5	GP2/T0CKI/INT/COUT	双向输入与输出/定时器 0 时钟输入/外部中断/比较器输出	
6	GP1/CIN−/ICSPCLK	双向输入与输出/比较器输入/串行编程时钟	
7	GP0/CIN+/ICSPDAT	双向输入与输出/比较器输入/串行编程输入与输出	
8	VSS	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
PIC12F675			1. 封装：它们均采用 8 引脚 PDIP、SOIC 和 DFN-S 封装 2. 用途：8 位 CMOS 单片机。除了 PIC12F675（应用在 TCL LCD40A71-P 液晶电视上） 具有 10 位 A-D 转换器以外，这两种器件基本类似 3. 内部框图见附图 2-450
1	VDD	电源	
2	GP5/T1CKI/OSC1/CLKIN	双向输入与输出/定时器 1 时钟/振荡器/外部时钟输入	
3	GP4/AN3/ $\overline{\text{TIG}}$ /OSC2/CLKOUT	双向输入与输出/模数通道 3 输入/定时器门电路/振荡器/时钟输出	
4	GP3/ $\overline{\text{MCLR}}$ /VPP	输入端/主清零/编程电压	
5	GP2/AN2/T0CKI/INT/COUT	双向输入与输出/模数通道 2 输入/定时器 0 时钟输入/外部中断/比较器输出	
6	GP1/AN1/CIN−/ICSPCLK	双向输入与输出/模数通道 1/比较器输入/串行编程时钟	
7	GP0/AN0/CIN+/ICSPDAT	双向输入与输出/模数通道 0/比较器输入/串行编程输入与输出	
8	VSS	地	

（554）PIC16F1933I

引脚号	引脚符号	引 脚 功 能	备　注
1	VPP/MCLR/RE3	编程电压/带内部上拉的主复位/通用输入	该集成电路为带 LCD 驱动器、采用 nanoWatt XLP 技术的 SSOP-28 引脚 8 位 CMOS 闪存单片机，应用在康佳 LC32IS88EN、LC40IS88EN 电视上
2	SEG12/VCAP（2）/SS（1）/SRNQ（1）/C2OUT（1）/C12IN0−/AN0/RA0	LCD 模拟输出/稳压器的滤波电容/从选择输入/SR 锁存器反相输出/比较器 C2 输出/比较器 C1 或 C2 反相输入/AD 输入通道 0/通用输入与输出	
3	SEG7/C12IN1−/AN1/RA1	LCD 模拟输出/比较器 C1 或 C2 反相输入/AD 输入通道 1/通用输入与输出	
4	COM2/DACOUT/VREF−/C2IN+/AN2/RA2	LCD 模拟输出/参考电压输出/AD 负参考电压输入/比较器 C2 同相输入/AD 输入通道 2/通用输入与输出	
5	SEG15/COM3/VREF+/C1IN+/AN3/RA3	LCD 模拟输出/LCD 模拟输出/AD 参考电压输入/比较器 C1 同相输入/AD 输入通道 3/通用输入与输出	
6	SEG4/CCP5/SRQ/T0CKI/CPS6/C1OUT/RA4	LCD 模拟输出/捕捉、比较器、PWM5/SR 锁存器同相输出/定时器 0 时钟输入/电容触摸传感输入 6/比较器 C1 输出/通用输入与输出	
7	SEG5/VCAP（2）/SS（1）/SRNQ（1）/CPS7/C2OUT（1）/AN4/RA5	LCD 模拟输出/稳压器的滤波电容/从选择输入/SR 锁存器反相输出/电容触摸传感输入 7/比较器 C2 输出/AD 输入通道 4	
8	VSS	地	
9	SEG2/CLKIN/OSC1/RA7	LCD 模拟输出/外部时钟输入/晶振信号/通用输入与输出	
10	SEG1/VCAP（2）/CLKOUT/OSC2/RA6	LCD 模拟输出/稳压器的滤波电容/时钟输出/晶振信号/通用输入与输出	
11	P2B（1）/T1CKI/T1OSO/ RC0	PWM 输出/定时器 1 时钟输入/定时器 1 振荡器连接/通用输入与输出	
12	P2A（1）/CCP2（1）/T1OSI/RC1	PWM 输出/捕捉、比较、PWM2/定时器 1 振荡器连接/通用输入与输出	
13	SEG3/P1A/CCP1/RC2	LCD 模拟输出/PWM 输出/捕捉、比较、PWM2/通用输入与输出	
14	SEG6/SCL/SCK/RC3	LCD 模拟输出/I^2C 串行时钟/SPI 时钟/通用输入与输出	
15	RC4/SDI/SDA/T1G（1）/SEG11	通用输入与输出/SPI 数据输入/I^2C 数据输入与输出/定时器 1 门控输入/LCD 模拟输出	
16	RC5/SDO/SEG10	通用输入与输出/SPI 数据输出/LCD 模拟输出	
17	RC6/TX/CK/CCP3（1）/P3A（1）/SEG9	通用输入与输出/USART 异步发送/USART 同步时钟/捕捉、比较、PWM3/PWM 输出/LCD 模拟输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
18	RC7/RX/DT/P3B/SEG8	通用输入与输出/USART 异步发送/USART 同步时钟/PWM 输出/LCD 模拟输出	该集成电路为带 LCD 驱动器、采用 nanoWatt XLP 技术的 SSOP-28 引脚 8 位 CMOS 闪存单片机，应用在康佳 LC32IS88EN、LC40IS88EN 电视上
19	VSS	地	
20	VDD	电源	
21	RB0/AN12/CPS0/CCP4/SRI/INT/SEG0	通用输入与输出/AD 输入通道 12/电容触摸传感输入 0/捕捉、比较 PWM4/SR 锁存器输入/外部中断	
22	RB1/AN10/C12IN3−/CPS1/P1C/VLCD1	通用输入与输出/AD 输入通道 10/比较器 C1 或 C2 反相输入/电容触摸传感输入 1/PWM 输出/LCD 模拟输入	
23	RB2/AN8/CPS2/P1B/VLCD2	通用输入与输出/AD 输入通道 8/电容触摸传感输入 2/PWM 输出/LCD 模拟输入	
24	RB3/AN9/C12IN2−/CPS3/CCP2（1）/P2A（1）/VLCD3	通用输入与输出/AD 输入通道 9/比较器 C1 或 C2 反相输入/捕捉、比较、PWM2/PWM 输出/LCD 模拟输入	
25	RB4/AN11/CPS4/P1D/COM0	通用输入与输出/AD 输入通道 11/电容触摸传感输入 4/PWM 输出/LCD 模拟输出	
26	RB5/AN13/CPS5/P2B（1）/CCP3（1）/P3A（1）/T1G（1）/COM1	通用输入与输出/AD 输入通道 13/电容触摸传感输入 5/PWM 输出/捕捉、比较、PWM3/PWM 输出/定时器 1 门控输入/LCD 模拟输出	
27	RB6/ICSPCLK/ICDCLK/SEG14	通用输入与输出/串行编程时钟/在线调试时钟/LCD 模拟输出	
28	RB7/ICSPDAT/ICDDAT/SEG13	通用输入与输出/ICSP™ 数据输入与输出/在线数据输入与输出/LCD 模拟输出	

（555）PIV314

引脚号	引脚符号	引 脚 功 能	备 注
1	NC	空脚	该集成电路为视频转换开关电路，应用在创维 32L98SW、8TTN 机心液晶电视上
2	EN0	使能信号	
3	S1	逻辑控制输入	
4	IA3	模拟输入	
5	IA2	模拟输入	
6	IA1	模拟输入	
7	IA0	模拟输入	
8	YA0	模拟信号公共选择输出	
9	GND	地	
10	NC	空脚	
11	NC	空脚	
12	EN1	使能	
13	S3	逻辑控制输入	
14	IC3	模拟输入	
15	IC2	模拟输入	
16	IC1	模拟输入	
17	IC0	模拟输入	
18	YC	模拟信号公共选择输出	
19	GND	地	
20	NC	空脚	
21	NC	空脚	
22	NC	空脚	
23	NC	空脚	
24	NC	空脚	
25	NC	空脚	
26	NC	空脚	
27	S2	逻辑控制输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
28	NC	空脚	该集成电路为视频转换开关电路，应用在创维 32L98SW、8TTN 机心液晶电视上
29	VCC	电源	
30	NC	空脚	
31	NC	空脚	
32	YB	模拟信号公共选择输出	
33	IB0	模拟输入	
34	IB1	模拟输入	
35	IB2	模拟输入	
36	IB3	模拟输入	
37	S0	逻辑控制输入	
38	NC	空脚	
39	VCC	电源	
40	NC	空脚	

（556）PMC25L080

引脚号	引脚符号	引 脚 功 能	备　注
1	CE	片使能	该集成电路为程序存储器，应用在康佳 LC32FS81B 液晶电视上
2	SO	数据输出	
3	WP	写保护	
4	VSS	地	
5	SI	串行数据输入	
6	SCK	串行时钟	
7	HOLD	保持	
8	VDD	电源	

（557）PQ018EZ5

引脚号	引脚符号	引 脚 功 能	备　注
1	VIN	DC 输入	该集成电路为低工作电压低功率损耗电压调节器，采用 SC -63 封装，应用电路见附图 2-451（以应用在夏普 LCD-37GA5 液晶电视上为例）
2	SW	ON/OFF 控制	
3	OUT	DC 输出	
4	NC	空脚	
5	GND	地	

（558）PQ033EZ01ZP

引脚号	引脚符号	引 脚 功 能	备　注
1	VIN	DC 输入	该集成电路为电压调节器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-452（以应用在夏普 32BV6E 液晶电视上为例）
2	VC	ON/OFF 控制	
3	VO	DC 输出	
4	NC	空脚	
5	GND	地	

（559）PQ05DZ1U

引脚号	引脚符号	引 脚 功 能	备　注
1	VIN	DC 输入	该集成电路为表面贴装型低功率损耗电压调节器，应用电路见附图 2-453（以应用在夏普 LCD-37GA5 液晶电视上为例）
2	VC	ON/OFF 控制	
3	VO	DC 输出	
4	NC	空脚	
5	GND	地	

（560）PQ09DZ1U

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN	DC 输入	该集成电路为表面贴装型低功率损耗电压调节器，应用电路见附图 2-454（以应用在夏普 LCD-37GA5 液晶电视上为例）
2	VC	ON/OFF 控制	
3	VO	DC 输出	
4	NC	NC	
5	GND	地	

（561）PQ1CX12H

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN	电压输入	该集成电路为开机系统斩波器，应用电路见附图 2-455（以应用在夏普 LCD-37GA5 液晶电视上为例）
2	BOOST	升压	
3	VADJ	电压调节	
4	ON	ON/OFF 控制	
5	NC	空脚	
6	GND	地	
7	GND	地	
8	VOUT	电压输出	

（562）PQ1CY1032ZP

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN	电压输入	该集成电路为 TO- 263 表面贴装斩波稳压器，内部框图及应用电路见附图 2-456（以应用在索尼 KDL-40V2500 液晶电视上为例）
2	VOUT	电压输出	
3	COM	公共端	
4	OADJ	调节端	
5	ON/OFF	ON/OF 控制端	

（563）PQ1CZ21H2ZP

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN	电压输入	该集成电路为电压调节器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-457(以应用在夏普 32BV6E 液晶电视上为例）
2	OUT	电压输出	
3	COM	公共端	
4	ADJ	调节	
5	ON/OFF	ON/OFF 控制	

（564）PQ1CZ41H2ZP

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN	电压输入	该集成电路为电压调节器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-458（以应用在夏普 32BV6E 液晶电视上为例）
2	VC	ON/OFF 控制	
3	VO	电压输出	
4	VADJ	电压调节	
5	GND	地	

（565）PQ1L503M2SP

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN	电压输入	该集成电路为电压调节器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-459（以应用在夏普 32BV6E 液晶电视上为例）
2	VC	ON/OFF 控制	
3	VO	电压输出	
4	VADJ	电压调节	
5	GND	地	

（566）PQ200WNA

引脚号	引脚符号	引 脚 功 能	备　注
1	VIN	电压输入	该集成电路为表面贴装型低功率损耗电压稳压器，应用电路见附图 2-460（以应用在夏普 LCD-32Z100A 液晶电视上为例）
2	VC	ON/OFF 控制	
3	VO	—	
4	VADJ	输出电压调节	
5	GND	地	

（567）PRTR5V0U4D

引脚号	引脚符号	引 脚 功 能	备　注
1	ESD PROTECTION	ESD 保护输入与输出（接输入线）	PRTR5V0U4D 是设计用于有关电容性负载输入/输出口的静电感应保护器，如 USB2.0，以太网，DVI 等。采用小 6 脚 SO6 封装，应用在 TCL MS89 机心液晶电视上
2	GND	接地	
3	ESD PROTECTION	ESD 保护输入与输出（接输入线）	
4	ESD PROTECTION	ESD 保护输入与输出（接输入线）	
5	VCC	电源（接总线电压）	
6	ESD PROTECTION	ESD 保护输入与输出（接输入线）	

（568）PS201 /PS301

引脚号	引脚符号	引 脚 功 能	备　注
1	PC0	设置 IC 待机	PS201/PS301 是一种 3 选 1 或 2 选 1 的 HDMI/DVI 信号选择器，采用 80 脚 TQFP 封装，应用在长虹 PS22 机心、LS02 机心等液晶电视上。应用电路见附图 2-461（以 PS201 应用在长虹 LS02 机心液晶电视上为例）
2	SDA1	I^2C 串行数据	
3	SCL1	I^2C 串行时钟	
4	GND_1	地	
5	B11	HDMI1 输入数据和时钟	
6	A11	HDMI1 输入数据和时钟	
7	VCC_1	电源	
8	B12	HDMI1 输入数据和时钟	
9	A12	HDMI1 输入数据和时钟	
10	GND_2	地	
11	B13	HDMI1 输入数据和时钟	
12	A13	HDMI1 输入数据和时钟	
13	VCC_2	电源	
14	B14	HDMI1 输入数据和时钟	
15	A14	HDMI1 输入数据和时钟	
16	GND_3	地	
17	VCC_3	电源	
18	VSADJ	设置 IC 工作偏置电流	
19	PRE	上电读使能	
20	PC1	设置 IC 待机	
21	S1	I^2C 时钟/数据控制	
22	S2	I^2C 时钟/数据控制	
23	NC	空脚	
24	GND_4	地	
25	Y4	HDMI1 输出数据和时钟信号	
26	Z4	HDMI1 输出数据和时钟信号	
27	VCC_4	电源	
28	Y3	HDMI1 输出数据和时钟信号	
29	Z3	HDMI1 输出数据和时钟信号	
30	GND_5	地	
31	Y2	HDMI1 输出数据和时钟信号	
32	Z2	HDMI1 输出数据和时钟信号	
33	VCC_5	电源	
34	Y1	HDMI1 输出数据和时钟信号	
35	Z1	HDMI1 输出数据和时钟信号	
36	GND_6	地	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
37	GND_7	地	PS201/PS301 是一种 3 选 1 或 2 选 1 的 HDMI/DVI 信号选择器，采用 80 脚 TQFP 封装，应用在长虹 PS22 机心、LS02 机心等液晶电视上。应用电路见附图 2-461（以 PS201 应用在长虹 LS02 机心液晶电视上为例）
38	SCL_SINK	时钟端（HDMI 的 DDC 通道输出）	
39	SDA_SINK	数据端（HDMI 的 DDC 通道输出）	
40	HPDSINK	热插拔检测输出	
41	NC	空脚	
42	OE	输出使能	
43	VCC_6	电源	
44	NC	空脚	
45	NC	空脚	
46	NC	空脚	
47	GND_8	地	
48	NC	空脚	
49	NC	空脚	
50	VCC_7	电源	
51	NC	空脚	
52	NC	空脚	
53	GND_9	地	
54	NC	空脚	
55	NC	空脚	
56	VCC_8	电源	
57	NC	空脚	
58	NC	空脚	
59	GND_10	地	
60	NC	空脚	
61	VCC_9	电源	
62	HPD2	HDMI2 热插拔检测输入	
63	SDA2	数据端（HDMI 的 DDC 通道输入）	
64	SCL2	时钟（HDMI 的 DDC 通道输入）	
65	GND_11	地	
66	GND_12	地	
67	B21	HDMI2 输入数据和时钟信号	
68	A21	HDMI2 输入数据和时钟信号	
69	VCC_10	电源	
70	B22	HDMI2 输入数据和时钟信号	
71	A22	HDMI2 输入数据和时钟信号	
72	GND_13	地	
73	B23	HDMI2 输入数据和时钟信号	
74	A23	HDMI2 输入数据和时钟信号	
75	VCC_11	电源	
76	B24	HDMI2 输入数据和时钟信号	
77	A24	HDMI2 输入数据和时钟信号	
78	GND_14	地	
79	VCC_12	电源	
80	HPD1	HDMI1 热插拔检测输入	

（569）PS25LV020

引脚号	引脚符号	引 脚 功 能	电压/V	备 注
1	$\overline{CE}$	片选控制（低电平有效）	0.13	该集成电路为串行闪存芯片；此数据在长虹 LS15 机心上测得；应用电路见附图 2-462（以应用在长虹 LS15 机心上为例）
2	SO	串行数据输出	1.41	
3	$\overline{WP}$	硬件写保护（低电平有效）	0	
4	VSS	地	0	
5	SI	串行数据输入	0.19	
6	SCK	串行数据时钟输入	0.79	
7	$\overline{HOLD}$	低电平暂时停止与 MCU 之间的通信	3.3	
8	VDD	电源（3.3V）	3.3	

（570）PS25VF040

引脚号	引脚符号	引 脚 功 能	备　　注
1	CE	片使能	该集成电路为程序存储器，应用在海信 TLM22V68、TLM26P69 液晶电视上
2	SO	数据输出	
3	WP	写保护	
4	VSS	地	
5	SI	数据输入	
6	SCK	时钟	
7	HOLD	保持	
8	VDD	电源	

（571）PS321

引脚号	引脚符号	引 脚 功 能	备　　注
1	I2C_RST	IC 复位	该集成电路是一个 3 选 1 的 HDMI 转换开关，采用 TMDS 信号连接，内部含有 EDID，应用在长虹 LS20 机心、创维 8M69 机心、海信 TLM42T08GP 等液晶电视上。应用电路见附图 2-463（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
2	SDA1	数据端（HDMI1 的 DDC 通道输入）	
3	SCL1	时钟端（HDMI1 的 DDC 通道输入）	
4	GND	地	
5	B11	HDMI1 输入数据和时钟	
6	A11	HDMI1 输入数据和时钟	
7	VCC	电源	
8	B12	HDMI1 输入数据和时钟	
9	A12	HDMI1 输入数据和时钟	
10	GND	地	
11	B13	HDMI1 输入数据和时钟	
12	A13	HDMI1 输入数据和时钟	
13	VCC	电源	
14	B14	HDMI1 输入数据和时钟	
15	A14	HDMI1 输入数据和时钟	
16	GND	地	
17	VCC	电源	
18	REXT	设置 IC 工作偏置电流	
19	NC	空脚	
20	POWDN	设置 IC 待机	
21	SDA_CTL	I^2C 时钟/数据控制	
22	SCL_CTL	I^2C 时钟/数据控制	
23	I2C_ADDR	I^2C 地址设置	
24	GND	地	
25	Y4	HDMI 输出数据和时钟信号	
26	Z4	HDMI 输出数据和时钟信号	
27	VCC	电源	
28	Y3	HDMI 输出数据和时钟信号	
29	Z3	HDMI 输出数据和时钟信号	
30	GND	地	
31	Y2	HDMI 输出数据和时钟信号	
32	Z2	HDMI 输出数据和时钟信号	
33	VCC	电源	
34	Y1	HDMI 输出数据和时钟信号	
35	Z1	HDMI 输出数据和时钟信号	
36	GND	地	
37	I2C_CTL_EN	IC 控制方式选择（高电平为 I^2C 控制，低电平为 IO 口控制）	
38	SCL_SINK	时钟端（HDMI 的 DDC 通道输出）	
39	SDA_SINK	数据端（HDMI 的 DDC 通道输出）	
40	HPD_SINK	HPD 输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
41	POW_SINK	3.3 V CMOS 输出，指示选定的端口连接到相应的源端口	该集成电路是一个 3 选 1 的 HDMI 转换开关，采用 TMDS 信号连接，内部含有 EDID，应用在长虹 LS20 机心、创维 8M69 机心、海信 TLM42T08GP 等液晶电视上。应用电路见附图 2-463（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
42	OE/STANDBY	输出使能/IC 待机开关（高电平待机，低电平 IC 工作）	
43	POW3	HDMI2 热插拔检测输入	
44	HPD3	HDMI2 热插拔检测输出	
45	SDA3	数据端（HDMI3 的 DDC 通道输入）	
46	SCL3	时钟端（HDMI3 的 DDC 通道输入）	
47	GND	地	
48	B31	HDMI3 输入数据和时钟信号	
49	A31	HDMI3 输入数据和时钟信号	
50	VCC	电源	
51	B32	HDMI3 输入数据和时钟信号	
52	A32	HDMI3 输入数据和时钟信号	
53	GND	地	
54	B33	HDMI3 输入数据和时钟信号	
55	A33	HDMI3 输入数据和时钟信号	
56	VCC	电源	
57	B34	HDMI3 输入数据和时钟信号	
58	A34	HDMI3 输入数据和时钟信号	
59	GND	地	
60	CEXT	电源滤波调整脚，外接电容	
61	POW2	HDMI2 热插拔检测输入	
62	HPD2	HDMI2 热插拔检测输出	
63	SDA2	数据端（HDMI2 的 DDC 通道输入）	
64	SCL2	时钟端（HDMI2 的 DDC 通道输入）	
65	EDID_BRG_EN	EDID 存储位置设置	
66	GND	地	
67	B21	HDMI2 输入数据和时钟信号	
68	A21	HDMI2 输入数据和时钟信号	
69	VCC	电源	
70	B22	HDMI2 输入数据和时钟信号	
71	A22	HDMI2 输入数据和时钟信号	
72	GND	地	
73	B23	HDMI2 输入数据和时钟信号	
74	A23	HDMI2 输入数据和时钟信号	
75	VCC	电源	
76	B24	HDMI2 输入数据和时钟信号	
77	A24	HDMI2 输入数据和时钟信号	
78	GND	地	
79	POW1	HDMI1 热插拔检测输入	
80	HPD1	HDMI1 热插拔检测输入	

（572）PS331

引脚号	引脚符号	引 脚 功 能	备 注
1	HPD2	热插拔检测输出	该集成电路为 HDMI/DVI 开关，采用 QFN64 封装，应用在海尔 LLS42T3_LS47T3（QX88 机心）液晶电视上，应用电路见附图 2-464（以应用在 QX88 机心液晶电视上为例）
2	SDA2	I^2C 总线数据	
3	SCL2	I^2C 总线时钟	
4	B21	TMDS 输入通道	
5	A21	TMDS 输入通道	
6	POW2	源连接检测输入	
7	B22	TMDS 输入通道	
8	A22	TMDS 输入通道	
9	GND	地	
10	B23	TMDS 输入通道	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
11	A23	TMDS 输入通道	
12	VCC	电源	
13	B24	TMDS 输入通道	
14	A24	TMDS 输入通道	
15	POW1	源连接检测输入	
16	HPD1	热插拔检测输出	
17	I2C-RST	I^2C 复位	
18	SDA1	I^2C 总线数据	
19	SCL1	I^2C 总线时钟	
20	B11	TMDS 输入通道	
21	A11	TMDS 输入通道	
22	VCC	电源	
23	B12	TMDS 输入通道	
24	A12	TMDS 输入通道	
25	GND	地	
26	B13	TMDS 输入通道	
27	A13	TMDS 输入通道	
28	NC	空脚	
29	B14	TMDS 输入通道	
30	A14	TMDS 输入通道	
31	REXT	外接电阻	
32	POWDN	掉电控制	
33	SDA_CTL	I^2C 控制总线地址	
34	SCL_CTL	I^2C 控制总线时钟	
35	I2C_ADDRE	I^2C 地址寄存器	该集成电路为 HDMI/DVI 开关，采用 QFN64 封装，应用在海尔 LLS42T3_LS47T3（QX88 机心）液晶电视上，应用电路见附图 2-464（以应用在 QX88 机心液晶电视上为例）
36	Y4	TMDS 正差分输出	
37	Z4	TMDS 负差分输出	
38	VCC	电源	
39	Y3	TMDS 正差分输出	
40	Z3	TMDS 负差分输出	
41	GND	地	
42	Y2	TMDS 正差分输出	
43	Z2	TMDS 负差分输出	
44	HPD_SINK	接收热插拔检测输出	
45	Y1	TMDS 正差分输出	
46	Z1	TMDS 负差分输出	
47	SCL_SINK	接收 I^2C 时钟线	
48	SDA_SINK	接收 I^2C 数据线	
49	POW_SINK	接收源连接检测输入	
50	HPD3	热插拔检测输出	
51	SDA3	I^2C 数据线	
52	SCL3	I^2C 时钟线	
53	B31	TMDS 输入通道	
54	A31	TMDS 输入通道	
55	POW3	源连接检测输入	
56	B32	TMDS 输入通道	
57	A32	TMDS 输入通道	
58	GND	地	
59	B33	TMDS 输入通道	
60	A33	TMDS 输入通道	
61	VCC	电源	
62	B34	TMDS 输入通道	
63	A34	TMDS 输入通道	
64	CEXT	外部电容器连接	

（573）PT2314

引脚号	引脚符号	引 脚 功 能	电压/V	电阻/kΩ（R+/R−）	备　　注
1	VDD	电源	9.01	4.03/5.29	1. 封装：采用 28 脚 DIP/SO 封装 2. 用途：该集成电路是 4 通道输入音频处理 IC，是一块具有音量、音调（低音、高音）、平衡度（左、右）和响度（前、后）控制的音频处理电路 3. 应用领域：汽车音响、高保真音响系统、电视（如应用在厦华液晶电视、熊猫电视上） 4. 此数据在熊猫 32L01 电视上测得
2	AGND	模拟地	0	0/0	
3	TREB_L	高音控制左通道输入	4.49	6.49/29.97	
4	TREB_R	高音控制右通道输入	4.49	6.49/29.97	
5	RIN	右通道输入	4.49	6.49/9.48	
6	ROUT	右通道输出	0	5.71/10.49	
7	LOUD_R	右通道响度输入	4.49	6.03/9.01	
8	RIN4	右通道输入	4.49	6.32/14.01	
9	RIN3	右通道输入	4.49	6.32/14.01	
10	RIN2	右通道输入	4.49	6.32/14.01	
11	RIN1	右通道输入	4.49	6.32/14.01	
12	LOUD_L	左通道响度输入	4.49	6.32/9.03	
13	LIN4	左通道输入	4.49	6.32/14.01	
14	LIN3	左通道输入	4.49	6.32/14.01	
15	LIN2	左通道输入	4.49	6.32/14.01	
16	LIN1	左通道输入	4.49	6.32/14.01	
17	LIN	左通道输入	4.49	6.32/9.48	
18	LOUT	左通道输出	4.49	5.51/10.49	
19	BIN_L	左通道低音控制输入	4.49	6.32/∞	
20	BOUT_L	左通道低音控制输出	4.49	5.51/10.03	
21	BIN_R	右通道低音控制输入	4.49	6.32/∞	
22	BOUT_R	右通道低音控制输出	4.49	5.51/10.03	
23	OUT_R	右扬声器输出	4.49	5.51/∞	
24	OUT_L	左扬声器输出	4.49	5.51/10.03	
25	DGND	数字地	0	0/0	
26	DATA	控制数据输入	3.24	5.51/∞	
27	CLK	串行时钟输入	3.24	5.51/∞	
28	REF	模拟参考电压	4.52	5.58/13.98	

（574）PT2330

引脚号	引脚符号	引脚功能	备　　注
1	OUTRP	右声道输出信号＋	1. 封装：采用 48 脚 QFP 封装 2. 用途：液晶电视 D 类功率放大器，2 通道，最大输出为 20W×2，负载为 3Ω 3. 电源：10~15V
2	OUTRN	右声道输出信号–	
3	NC	空脚	
4	FAULT	保护输出信号	
5	MUTE	静音信号	
6	GAIN1	增益设置端	
7	GAIN2	增益设置端	
8	PVHC	供电端（12V）	
9	INRP	右声道输入信号＋	
10	INRN	右声道输入信号－	
11，12	NC	空脚	
17	AGND	地	
18	CREF	外接电容	
19	NC	空脚	
20	VCCO	内置 5V 电源端	
21～24	CLI/CLO	振荡输入/输出端	
25，26	NC	空脚	
27	INLN	左声道输入信号－	
28	INLP	左声道输入信号＋	
13～16	CRI/CRO	振荡输入/输出端	
29	PGND	电源地	
30	M1	测试脚	

（续）

引脚号	引脚符号	引脚功能	备　注
31	M0	测试脚	1. 封装：采用 48 脚 QFP 封装 2. 用途：液晶电视 D 类功率放大器，2 通道，最大输出为 20W×2，负载为 3Ω 3. 电源：10~15V
32	CTE	旁路电容	
33	SD	低功耗端	
34	NC	空脚	
35，36	OUTLP	左声道输出信号＋	
37，38	PGND	电源地	
39，40	PVHL	左声道供电输入端	
41，42	OUTLN	左声道输出信号－	
43，44	OUTRP	右声道输出信号＋	
45，46	PVHR	右声道供电输入端	
47，48	PGND	电源地	

（575）PT7C4372A/B

引脚号	引脚符号	引脚功能	备　注
1	INTB	中断输出 B	PT7C4372A/B 为 I^2C 控制的实时时钟模组，它是一个高精度可调整的 I^2C 总线适应界面的实时时钟。除了提供生成 6 种类型的中断信号，一个双闹铃，一个振荡中止检测功能外，它还包括能用于设置不同级别精度的可调的数字时钟。宽时钟电压范围：1.45~6V，宽界面电压范围：2~6V。应用在 TCL MC77 机心液晶电视上
2	SCL	串行时钟	
3	SDA	串行数据	
4	GND	地	
5	INTA	中断输出 A	
6	OSCOUT	振荡输出	
7	OSCIN	振荡输入	
8	VCC	电源	

（576）PT7M7825ST

引脚号	引脚符号	引脚功能	备　注
1	$\overline{\text{RESET}}$	（低电平有效）复位输出	PT7M7825ST 是微处理器的监管电路，应用在 TCL MS89 机心液晶电视上
2	GND	地	
3	RESET	（高电平有效）复位输出	
4	$\overline{\text{MR}}$	手动复位输入	
5	VCC	电源	

（577）PW113

引脚号	引脚符号	引脚功能	备　注
1	VSSQ	数字 I/O 口地	PW113 为高性能的可编程的图像处理器，主要应用在等离子与液晶电视上。内部结构见附图 2-465
2	GBE0	数字图像蓝基色像素数据输入	
3	GBE1	数字图像蓝基色像素数据输入	
4	GBE2	数字图像蓝基色像素数据输入	
5	GBE3	数字图像蓝基色像素数据输入	
6	GBE4	数字图像蓝基色像素数据输入	
7	GBE5	数字图像蓝基色像素数据输入	
8	GBE6	数字图像蓝基色像素数据输入	
9	GBE7	数字图像蓝基色像素数据输入	
10	GGE0	数字图像绿基色像素数据输入	
11	GGE1	数字图像绿基色像素数据输入	
12	GGE2	数字图像绿基色像素数据输入	
13	GGE3	数字图像绿基色像素数据输入	
14	GGE4	数字图像绿基色像素数据输入	
15	GGE5	数字图像绿基色像素数据输入	
16	VDD	1.8V 数字电源	
17	VSS	数字地	
18	GGE6	数字图像绿基色像素数据输入	
19	GGE7	数字图像绿基色像素数据输入	

（续）

引脚号	引脚符号	引脚功能	备　注
20	GRE0	数字图像红基色像素数据输入	
21	GRE1	数字图像红基色像素数据输入	
22	GRE2	数字图像红基色像素数据输入	
23	GRE3	数字图像红基色像素数据输入	
24	GRE4	数字图像红基色像素数据输入	
25	GRE5	数字图像红基色像素数据输入	
26	GRE6	数字图像红基色像素数据输入	
27	GRE7	数字图像红基色像素数据输入	
28	GND	地	
29	VDDQ3	数字 I/O 电源（3.3V）	
30	VSSQ	数字 I/O 口地	
31	GCLK	图像像素时钟输入	
32	GVS	图像场同步信号输入	
33	GHSSOG	图像行同步信号输入	
34	GPEN	图像使能信号输入	
35	GFBK	ADC 的 PLL 反馈输入	
36	NC	未用	
37	VDD	1.8V 数字电源	
38	VSS	数字地	
39	PORTC0	数字 I/O 口	
40	PORTC1	数字 I/O 口	
41	PORTC2	数字 I/O 口	
42	PORTC3	数字 I/O 口	
43	PORTC4	数字 I/O 口	
44	PORTC5	数字 I/O 口	
45	PORTC6	数字 I/O 口	PW113 为高性能的可编程的图像处理器，主要应用在等离子与液晶电视上。内部结构见附图 2-465
46	PORTC7	数字 I/O 口	
47	YUV0	数字 YUV 信号输入	
48	YUV1	数字 YUV 信号输入	
49	YUV2	数字 YUV 信号输入	
50	YUV3	数字 YUV 信号输入	
51	YUV4	数字 YUV 信号输入	
52	VDDQ3	数字 I/O 电源（3.3V）	
53	VSSQ	数字 I/O 口地	
54	YUV7	数字 YUV 信号输入	
55	YUV8	数字 YUV 信号输入	
56	YUV9	数字 YUV 信号输入	
57	PORTB0	数字 I/O 口	
58	PORTB1	数字 I/O 口	
59	PORTB2	数字 I/O 口	
60	PORTB3	数字 I/O 口	
61	PORTB4	数字 I/O 口	
62	PORTB5	数字 I/O 口	
63	PORTB6	数字 I/O 口	
64	PORTB7	数字 I/O 口	
65	VDD	1.8V 数字电源	
66	VSS	数字地	
67	RXD	串行数据接收	
68	TXD	串行数据发送	
69	VFIELD	隔行扫描奇偶场信息指示输入	
70	VPEN	视频使能信号输入	
71	VCLK	视频像素时钟输入	
72	VDDQ3	数字 I/O 电源（3.3V）	

（续）

引脚号	引脚符号	引脚功能	备　注
73	VSSQ	数字 I/O 口地	
74	VVS	视频场同步信号输入	
75	VHS	视频行同步信号输入	
76	DB0	数字蓝基色像素数据输出	
77	DB1	数字蓝基色像素数据输出	
78	DB2	数字蓝基色像素数据输出	
79	DB3	数字蓝基色像素数据输出	
80	DB4	数字蓝基色像素数据输出	
81	DB5	数字蓝基色像素数据输出	
82	DB6	数字蓝基色像素数据输出	
83	DB7	数字蓝基色像素数据输出	
84	VDD	1.8V 数字电源	
85	VSS	数字地	
86	VDDQ3	数字 I/O 电源（3.3V）	
87	VSSQ	数字 I/O 口地	
88	DG0	数字绿基色像素数据输出	
89	DG1	数字绿基色像素数据输出	
90	DG2	数字绿基色像素数据输出	
91	DG3	数字绿基色像素数据输出	
92	DG4	数字绿基色像素数据输出	
93	DG5	数字绿基色像素数据输出	
94	DG6	数字绿基色像素数据输出	
95	DG7	数字绿基色像素数据输出	
96	DR0	数字红基色像素数据输出	
97	DR1	数字红基色像素数据输出	
98	DR2	数字红基色像素数据输出	PW113 为高性能的可编程的图像处理器，主要应用在等离子与液晶电视上。内部结构见附图 2-465
99	DR3	数字红基色像素数据输出	
100	DR4	数字红基色像素数据输出	
101	DR5	数字红基色像素数据输出	
102	DR6	数字红基色像素数据输出	
103	DR7	数字红基色像素数据输出	
104	VDDQ3	数字 I/O 电源（3.3V）	
105	VSSQ	数字 I/O 口地	
106	DCLK	像素显示时钟输出	
107	NC	未用	
108	DVS	像素显示场同步输出	
109	DHS	像素显示行同步输出	
110	DEN	像素显示使能输出	
111	DGB0	数字蓝基色像素数据输出	
112	DGB1	数字蓝基色像素数据输出	
113	DGB2	数字蓝基色像素数据输出	
114	DGB3	数字蓝基色像素数据输出	
115	DGB4	数字蓝基色像素数据输出	
116	DGB5	数字蓝基色像素数据输出	
117	DGB6	数字蓝基色像素数据输出	
118	DGB7	数字蓝基色像素数据输出	
119	DGG0	数字绿基色像素数据输出	
120	DGG1	数字绿基色像素数据输出	
121	DGG2	数字绿基色像素数据输出	
122	DGG3	数字绿基色像素数据输出	
123	VDDQ3	数字 I/O 电源（3.3V）	
124	VSSQ	数字 I/O 口地	
125	DGG4	数字绿基色像素数据输出	

（续）

引脚号	引脚符号	引脚功能	备　注
126	DGG5	数字绿基色像素数据输出	
127	DGG6	数字绿基色像素数据输出	
128	DGG7	数字绿基色像素数据输出	
129	DGR0	数字红基色像素数据输出	
130	DGR1	数字红基色像素数据输出	
131	DGR2	数字红基色像素数据输出	
132	DGR3	数字红基色像素数据输出	
133	DGR4	数字红基色像素数据输出	
134	DGR5	数字红基色像素数据输出	
135	DGR6	数字红基色像素数据输出	
136	DGR7	数字红基色像素数据输出	
137	VDD	1.8V 数字电源	
138	VSS	数字地	
139	RESET	复位	
140	VDDQ3	数字 I/O 电源（3.3V）	
141	VSSQ	数字 I/O 口地	
142	GND	地	
143	NC	未用	
144	NC	未用	
145	NC	未用	
146	NC	未用	
147	NC	未用	
148	D0	微处理器与 ROM 接口的数据总线	
149	D1	微处理器与 ROM 接口的数据总线	
150	D2	微处理器与 ROM 接口的数据总线	
151	D3	微处理器与 ROM 接口的数据总线	PW113 为高性能的可编程的图像处理器，主要应用在等离子与液晶电视上。内部结构见附图 2-465
152	D4	微处理器与 ROM 接口的数据总线	
153	D5	微处理器与 ROM 接口的数据总线	
154	D6	微处理器与 ROM 接口的数据总线	
155	D7	微处理器与 ROM 接口的数据总线	
156	D8	微处理器与 ROM 接口的数据总线	
157	D9	微处理器与 ROM 接口的数据总线	
158	D10	微处理器与 ROM 接口的数据总线	
159	D11	微处理器与 ROM 接口的数据总线	
160	D12	微处理器与 ROM 接口的数据总线	
161	D13	微处理器与 ROM 接口的数据总线	
162	D14	微处理器与 ROM 接口的数据总线	
163	D15	微处理器与 ROM 接口的数据总线	
164	A1	微处理器与 ROM 接口的地址总线	
165	VDDPA2	1.8V 时钟发生器电源	
166	VSSPA2	时钟发生器模拟地	
167	VDDPA1	1.8V 时钟发生器电源	
168	VSSPA1	时钟发生器模拟地	
169	XIN	晶体振荡输入	
170	XOUT	晶体振荡输出	
171	VDDQ3	数字 I/O 电源（3.3V）	
172	VSSQ	数字 I/O 口地	
173	A2	微处理器与 ROM 接口的地址总线	
174	A3	微处理器与 ROM 接口的地址总线	
175	A4	微处理器与 ROM 接口的地址总线	
176	A5	微处理器与 ROM 接口的地址总线	
177	A6	微处理器与 ROM 接口的地址总线	
178	A7	微处理器与 ROM 接口的地址总线	

（续）

引脚号	引脚符号	引脚功能	备　注
179	A8	微处理器与 ROM 接口的地址总线	
180	A9	微处理器与 ROM 接口的地址总线	
181	A10	微处理器与 ROM 接口的地址总线	
182	A11	微处理器与 ROM 接口的地址总线	
183	A12	微处理器与 ROM 接口的地址总线	
184	A13	微处理器与 ROM 接口的地址总线	
185	VDD	1.8V 数字电源	
186	VSS	数字地	
187	A14	微处理器与 ROM 接口的地址总线	
188	A15	微处理器与 ROM 接口的地址总线	
189	A16	微处理器与 ROM 接口的地址总线	
190	A17	微处理器与 ROM 接口的地址总线	
191	A18	微处理器与 ROM 接口的地址总线	
192	A19	微处理器与 ROM 接口的地址总线	PW113 为高性能的可编程的图像处理器，主要应用在等离子与液晶电视上。内部结构见附图 2-465
193	NMI	不可屏蔽中断	
194	WR	外部 RAM 写使能	
195	RD	外部 RAM 读使能	
196	ROMOE	外部 ROM 读使能	
197	ROMWE	外部 ROM 写使能	
198	CS0	片选 0	
199	CS1	片选 1	
200	PORTA7	数字 I/O 口	
201	PORTA6	数字 I/O 口	
202	PORTA5	数字 I/O 口	
203	PORTA4	数字 I/O 口	
204	PORTA3	数字 I/O 口	
205	PORTA2	数字 I/O 口	
206	PORTA1	数字 I/O 口	
207	PORTA0	数字 I/O 口	
208	VDDQ3	3.3V 数字 I/O 口电源	

（578）PW1306

引脚号	引脚符号	引脚功能	电压/V	电阻 R+/R−/kΩ	备　注
1	DVDD	数字电源端子	1.81	0.29/0.29	
2	DGND	数字接地端子	0	0/0	
3	DVDD	数字电源端子	1.81	0.29/0.29	该集成电路是由美国鼎云科技公司于 2003 年推出的视频数字信号处理电路，它能接收计算机输出的 RGB 和 YPbPr 信号，具有标准分辨率的视频制式和高清分辨率的视频制式，已在高清、液晶、等离子等高端电视广泛应用。采用 208PQFQ 脚封装，工作电源电压为 1.8～3.30V，工作温度范围为 0～70℃，该数据在液晶电视上测得，因具体机型而异，仅供参考
4	DGND	数字接地端子	0	0/0	
5	NC	空脚	0	0/0	
6	DVDD	数字电源端子	3.29	0.30/0.30	
7	RX2P	串行数据输入/输出	3.27	3.78/3.48	
8	RX2P	串行数据输入/输出	3.27	3.78/3.48	
9	DGND	数字接地端子	0	0/0	
10	RX2M	串行数据输入/输出	3.27	3.81/3.51	
11	RX2M	串行数据输入/输出	3.27	3.81/3.51	
12	DGND	数字接地端子	0	0/0	
13	RXOP	串行数据输入/输出	3.27	3.81/3.51	
14	RXOP	串行数据输入/输出	3.27	3.81/3.51	
15	AGND	模拟接地端子	0	0/0	
16	RXOM	串行数据输入/输出	3.27	3.81/3.51	
17	RXOM	串行数据输入/输出	3.27	3.81/3.51	
18	DVDD	数字电源端子	3.29	0.30/0.30	
19	DGND	数字接地端子	0	0/0	
20	DVDD	数字电源端子	1.81	0.29/0.29	

（续）

引脚号	引脚符号	引脚功能	电压/V	电阻 R+/R−/kΩ	备　注
21	PGND	时钟发生器模拟地	0	0/0	该集成电路是由美国鼎云科技公司于 2003 年推出的视频数字信号处理电路，它能接收计算机输出的 RGB 和 YPbPr 信号，具有标准分辨率的视频制式和高清分辨率的视频制式，已在高清、液晶、等离子等高端电视广泛应用。采用 208PQFQ 脚封装，工作电源电压为 1.8～3.30V，工作温度范围为 0～70℃，该数据在液晶电视上测得，因具体机型而异，仅供参考
22	PVD	PLL 电源端子	1.81	0.33/0.33	
23	FILT	数字信号输入/外接 PLL 滤波器	1.02	6.02/5.03	
24	PVD	PLL 电源端子	1.81	0.33/0.33	
25	PGND	时钟发生器模拟地	0	0/0	
26	PVD	PLL 电源端子	1.81	0.33/0.33	
27	PGND	时钟发生器模拟地	0	0/0	
28	ALVDD	PLL 电源端子	1.81	0.33/0.33	
29	ALVDD	PLL 电源端子	1.81	0.33/0.33	
30	ALQND	ADC 数字接地端子	0	0/0	
31	ALQND	ADC 数字接地端子	0	0/0	
32	DVDD	数字电源端子	3.29	0.30/0.30	
33	DVDD	数字电源端子	3.29	0.30/0.30	
34	DGND	数字接地端子	0	0/0	
35	DGND	数字接地端子	0	0/0	
36	DVDD	数字电源端子	3.29	0.30/0.30	
37	RAIN	红基色信号输入	0.54	10.78/7.08	
38	DGND	数字接地端子	0	0/0	
39	AVDD	模拟电源端子	3.29	0.30/0.30	
40	DGND	数字接地端子	0	0/0	
41	AVDD	模拟电源端子	3.29	0.30/0.30	
42	AGND	模拟接地端子	0	0/0	
43	GAIN	绿基色信号输入	0.28	10.78/7.08	
44	SCGIN	模拟绿色同步信号或亮度同步输入	0.49	12.02/8.49	
45	AGND	模拟接地端子	0	0/0	
46	AVDD	模拟电源端子	3.29	0.30/0.30	
47	AGND	模拟接地端子	0	0/0	
48	AVDD	模拟电源端子	3.29	0.30/0.30	
49	AGND	模拟接地端子	0	0/0	
50	BAIN	蓝基色信号输入	0.48	10.78/7.08	
51	AGND	模拟接地端子	0	0/0	
52	AVDD	模拟电源端子	3.29	0.30/0.30	
53	RXD	串行接收数据线	3.18	3.68/3.65	
54	TXD	串行发射数据线	3.19	3.81/5.49	
55	VPEN	DV 端口启动输入/输出	0	∞/10.78	
56	PORTD0	输入/输出端口	0	∞/10.78	
57	PORTD1	输入/输出端口	0	∞/10.78	
58	PORTD2	输入/输出端口	0	∞/10.78	
59	PORTD3	输入/输出端口	0	∞/10.78	
60	PORTD4	输入/输出端口	0	∞/10.78	
61	PORTD5	输入/输出端口	0	∞/10.78	
62	PORTD6	输入/输出端口	0	∞/10.78	
63	PORTD7	输入/输出端口	0	∞/10.78	
64	VSYNC	数字场同步信号输入	0.13	9.58/5.53	
65	HSYNC	数字行同步信号输入	0.29	6.52/5.78	
66	DEB0	蓝基色数据输出	0.74	7.02/6.48	
67	DEB1	蓝基色数据输出	0.74	7.02/6.48	
68	VDD	电源端子	3.29	0.56/0.56	
69	VSS	接地端子	0	0/0	
70	DEB4	蓝基色数据输出	0.74	7.02/6.48	
71	DEB5	蓝基色数据输出	0.74	7.02/6.48	

（续）

引脚号	引脚符号	引脚功能	电压/V	电阻 R+/R−/kΩ	备　注
72	VCLK	DV 端口时钟输入/输出	0	∞/10.78	
73	DEB6	蓝基色数据输出	0.74	7.02/6.48	
74	DEB7	蓝基色数据输出	0.74	7.02/6.48	
75	VDD	电源端子	1.81	0.21/0.21	
76	VSS	接地端子	0	0/0	
77	DEB2	蓝基色数据输出	0.74	7.02/6.48	
78	DEB3	蓝基色数据输出	0.74	7.02/6.48	
79	DEG0	绿基色数据输出	0.84	6.52/6.52	
80	DEG1	绿基色数据输出	0.84	6.52/6.52	
81	DEG2	绿基色数据输出	0.84	6.52/6.52	
82	DEG3	绿基色数据输出	0.84	6.52/6.52	
83	VDD	电源端子	3.29	0.56/0.56	
84	VSS	接地端子	0	0/0	
85	DEG4	绿基色数据输出	0.84	6.52/6.52	
86	DEG5	绿基色数据输出	0.84	6.52/6.52	
87	DEG6	绿基色数据输出	0.84	6.52/6.52	
88	DEG7	绿基色数据输出	0.84	6.52/6.52	
89	DER7	红基色数据输出	0.84	6.52/6.52	
90	DER6	红基色数据输出	0.84	6.52/6.52	该集成电路是由美国鼎云科技公司于2003 年推出的视频数字信号处理电路，它能接收计算机输出的RGB 和 YPbPr 信号，具有标准分辨率的视频制式和高清分辨率的视频制式，已在高清、液晶、等离子等高端电视广泛应用。采用208PQFQ 脚封装，工作电源电压为 1.8～3.30V，工作温度范围为 0～70℃，该数据在液晶电视上测得，因具体机型而异，仅供参考
91	DER5	红基色数据输出	0.84	6.52/6.52	
92	DER4	红基色数据输出	0.84	6.52/6.52	
93	DER3	红基色数据输出	0.84	6.52/6.52	
94	DER2	红基色数据输出	0.84	6.52/6.52	
95	NC	空脚	0	0/0	
96	VSS	接地端子	0	0/0	
97	DER1	红基色数据输出	0.84	6.52/6.52	
98	DER0	红基色数据输出	0.84	6.52/6.52	
99	VDD	电源端子	1.81	0.21/0.21	
100	NC	空脚	0	0/0	
101	DVS	场同步信号输出	3.24	7.57/11.48	
102	DHS	行同步信号输出	3.20	7.57/11.50	
103	DEN	使能输出	1.56	6.78/6.78	
104	VDD	电源端子	3.29	0.56/0.56	
105	VSS	接地端子	0	0/0	
106	DCLK	时钟信号输出	1.48	6.49/4.69	
107	DCLKNEG	时钟信号输出	0	0/0	
108	DOB	蓝基色数据输入/输出	0	7.08/8.01	
109	DOB	蓝基色数据输入/输出	0	7.08/8.01	
110	DOB	蓝基色数据输入/输出	0	7.08/8.01	
112	DOB	蓝基色数据输入/输出	0	7.08/8.01	
113	DOB	蓝基色数据输入/输出	0	7.08/8.01	
114	DOG7	绿基色数据输入/输出	0	7.53/7.52	
115	DOG6	绿基色数据输入/输出	0	7.53/7.52	
116	DOG5	绿基色数据输入/输出	0	7.53/7.52	
117	DOG4	绿基色数据输入/输出	0	7.53/7.52	
118	DOG3	绿基色数据输入/输出	0	7.53/7.52	
119	DOG2	绿基色数据输入/输出	0	7.53/7.52	
120	DOG1	绿基色数据输入/输出	0	7.53/7.52	
121	DOG0	绿基色数据输入/输出	0	7.53/7.52	
122	VDD	电源端子	3.29	0.56/0.56	
123	VSS	接地端	0	0/0	
124	DOR7	红基色数据输入/输出	0	7.01/7.01	

（续）

引脚号	引脚符号	引脚功能	电压/V	电阻 R+/R−/kΩ	备　注
125	DOR6	红基色数据输入/输出	0	7.01/7.01	
126	DOR5	红基色数据输入/输出	0	7.01/7.01	
127	DOR4	红基色数据输入/输出	0	7.01/7.01	
128	DOR3	红基色数据输入/输出	0	7.01/7.01	
129	DOR2	红基色数据输入/输出	0	7.01/7.01	
130	DOR1	红基色数据输入/输出	0	7.01/7.01	
131	DOR0	红基色数据输入/输出	0	7.01/7.01	
132	RESET	复位端子	2.52	4.08/4.57	
133	VDD	电源端子	3.29	0.60/0.60	
134	VSS	接地端子	0	0/0	
135	VDD	电源端子	1.81	0.21/0.21	
136	VSS	接地端子	0	0/0	
137	TESTEN	测试	0	0/0	
138	NC	空脚	0	0/0	
139	NC	空脚	0	0/0	
140	NC	空脚	0	0/0	
141	NC	空脚	0	0/0	
142	NC	空脚	0	0/0	
143	D15	微处理 16 位数据线	0	11.41/7.62	该集成电路是由美国鼎云科技公司于2003 年推出的视频数字信号处理电路，它能接收计算机输出的RGB 和 YPbPr 信号，具有标准分辨率的视频制式和高清分辨率的视频制式，已在高清、液晶、等离子等高端电视广泛应用。采用208PQFQ 脚封装，工作电源电压为 1.8～3.30V，工作温度范围为 0～70℃，该数据在液晶电视上测得，因具体机型而异，仅供参考
144	D14	微处理 16 位数据线	0	11.41/7.62	
145	D13	微处理 16 位数据线	0	11.41/7.62	
146	VDD	电源端子	1.81	0.21/0.21	
147	VSS	接地端子	0	0/0	
148	D12	微处理 16 位数据线	0	11.41/7.62	
149	D11	微处理 16 位数据线	0	11.41/7.62	
150	D10	微处理 16 位数据线	0	11.41/7.62	
151	D9	微处理 16 位数据线	0	11.41/7.62	
152	D8	微处理 16 位数据线	0	11.41/7.62	
153	D7	微处理 16 位数据线	0	11.41/7.62	
154	D6	微处理 16 位数据线	0	11.41/7.62	
155	D5	微处理 16 位数据线	0	11.41/7.62	
156	D4	微处理 16 位数据线	0	11.41/7.62	
157	D3	微处理 16 位数据线	0	11.41/7.62	
158	D2	微处理 16 位数据线	0	11.41/7.62	
159	D1	微处理 16 位数据线	0	11.41/7.62	
160	D0	微处理 16 位数据线	0	11.41/7.62	
161	A19	地址总线输出	1.15	∞/7.57	
162	A18	地址总线输出	1.15	∞/7.57	
163	A17	地址总线输出	1.15	∞/7.57	
164	A16	地址总线输出	1.15	∞/7.57	
165	PLLVDD1	模拟时钟发生器电源	1.81	0.28/0.28	
166	DPLLVSS	时钟发生器地	0	0/0	
167	MPLLVDD1	模拟时钟产生器电源	1.81	0/0	
168	MPLLVSS1	时钟产生器接地	0	0/0	
169	XTAL IN	晶体振荡器输入	0	7.50/10.78	
170	XTAL OUT	晶体振荡器输出	0	8.02/9.48	
171	VDD	电源端子	3.29	0.56/0.56	
172	VSS	接地端子	0	0/0	
173	VDD	电源端子	1.81	0.21/0.21	
174	VSS	接地端子	0	0/0	
175	A15	地址总线输出	1.15	∞/7.57	
176	A14	地址总线输出	1.15	∞/7.57	

（续）

引脚号	引脚符号	引脚功能	电压/V	电阻 R+/R−/kΩ	备　注
177	A13	地址总线输出	1.15	∞/7.57	该集成电路是由美国鼎云科技公司于2003年推出的视频数字信号处理电路，它能接收计算机输出的RGB和YPbPr信号，具有标准分辨率的视频制式和高清分辨率的视频制式，已在高清、液晶、等离子等高端电视广泛应用。采用208PQFQ脚封装，工作电源电压为1.8～3.30V，工作温度范围为0～70℃，该数据在液晶电视上测得，因具体机型而异，仅供参考
178	A12	地址总线输出	1.15	∞/7.57	
179	A11	地址总线输出	1.15	∞/7.57	
180	A10	地址总线输出	1.15	∞/7.57	
181	A9	地址总线输出	1.15	∞/7.57	
182	A8	地址总线输出	1.15	∞/7.57	
183	A7	地址总线输出	1.15	∞/7.57	
184	VDD	电源端子	1.81	0.28/0.28	
185	VSS	接地端子	0	0/0	
186	VDD	电源端子	3.29	0.56/0.56	
187	VSS	接地端子	0	0/0	
188	A6	地址总线输出	1.15	∞/7.57	
189	A5	地址总线输出	1.15	∞/7.57	
190	A4	地址总线输出	1.15	∞/7.57	
191	A3	地址总线输出	1.15	∞/7.57	
192	A2	地址总线输出	1.15	∞/7.57	
193	A1	地址总线输出	1.15	∞/7.57	
194	NMI	请求截止中断	0	9.38/6.78	
195	WR	允许写信号输入	3.08	∞/9.38	
196	RD	允许读信号输出	3.19	∞/9.01	
197	ROMOE	允许 ROM 输出	2.82	7.49/8.78	
198	ROMWE	允许 ROM 写入	3.15	7.48/8.50	
199	CS0	片选	3.15	∞/9.37	
200	CS1	片选	3.15	∞/9.37	
201	PORTA7	通用输入/输出端口	0	44.80/9.41	
202	PORTA6	通用输入/输出端口	2.03	∞/9.41	
203	PORTA5	通用输入/输出端口	5.04	∞14.5/6.92	
204	PORTA4	通用输入/输出端口	1.18	∞/9.41	
205	PORTA3	通用输入/输出端口	0	∞/9.41	
206	PORTA2	通用输入/输出端口	3.18	∞/9.41	
207	PORTA1	通用输入/输出端口	3.18	4.02/3.78	
208	PORTA0	通用输入/输出端口	3.18	4.08/3.77	

（579）PW25VF040

引脚号	引脚符号	引 脚 功 能	备　注
1	CE	片使能	该IC为Flash程序存储芯片，应用在厦华液晶电视HU机心上
2	SO	数据输出	
3	WP	写保护	
4	GND	地	
5	SI	数据输入	
6	SCK	时钟	
7	HOLD	保持	
8	VCC	电源	

（580）R2A15112

引脚号	引脚符号	引 脚 功 能	备　注
1	OUT1	音频输出	该集成电路为数字伴音功放块，供电电压范围为11~24V，应用在长虹（如LS26机心）、海尔（如L32N01）等液晶电视上。应用电路见附图2-466（以应用在长虹LS26机心液晶电视上为例）
2	OUT1	音频输出	
3	NC	空脚	
4	VD1	供电电压	
5	VD1	供电电压	
6	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
7	NC	空脚	该集成电路为数字伴音功放块，供电电压范围为11~24V，应用在长虹（如LS26机心）、海尔（如L32N01）等液晶电视上。应用电路见附图2-466（以应用在长虹LS26机心液晶电视上为例）
8	NC	空脚	
9	NC	空脚	
10	STBYL	待机控制	
11	GAIN1	增益控制	
12	IN1	音频输入1	
13	CBIAS	扬声器偏置电压	
14	ROSC	调整振荡频率	
15	AVCC	模拟内置电压	
16	GND	地	
17	NC	空脚	
18	NC	空脚	
19	NC	空脚	
20	NC	空脚	
21	NC	空脚	
22	CLOCK	时钟	
23	VREF	内部参考电压	
24	PROT	开关机噪声抑制	
25	IN2	音频输入	
26	GAIN2	增益控制	
27	MUTEL	静音控制	
28	NC	空脚	
29	NC	空脚	
30	NC	空脚	
31	NC	空脚	
32	VD2	供电电压	
33	VD2	供电电压	
34	NC	空脚	
35	OUT2	音频输出	
36	OUT2	音频输出	
37	NC	空脚	
38	VS2	内置电压脚，接地	
39	VS2	内置电压脚，接地	
40	NC	空脚	
41	HB2	输出反馈	
42	DVDD	数字内置电压脚	
43	NC	空脚	
44	HB1	输出反馈	
45	NC	空脚	
46	VS1	内置电压脚，接地	
47	VS1	内置电压脚，接地	
48	NC	空脚	

（581）R2S15900

引脚号	引脚符号	引 脚 功 能	备　注
1	REF IN	基准电压源滤波	R2S15900为音源选择兼音效处理IC，应用在厦华 LC-32U16 液晶电视上。内部结构见附图2-467
2	INL1	左声道伴音输入	
3	INL2	左声道伴音输入	
4	INL3	左声道伴音输入	
5	INL4	左声道伴音输入	
6	INL5	左声道伴音输入	
7	TREL	左通道高音滤波端	
8	BASSL1	左通道低音提升滤波端	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
9	BASSL2	左通道低音提升滤波端	R2S15900 为音源选择兼音效处理 IC，应用在厦华 LC-32U16 液晶电视上。内部结构见附图 2-467
10	PSEUDO	环绕声滤波端	
11	LOUT6	左声道音频输出	
12	GND	地	
13	NC	空脚	
14	NC	空脚	
15	Cext	外接去加重电容	
16	Rext	外接去加重电阻	
17	SDA	I^2C 总线数据线	
18	SCL	I^2C 总线时钟线	
19	ROUT	右声道音频输出	
20	BASSR2	右通道低音提升滤波端	
21	BASSR1	右通道低音提升滤波端	
22	TRER	右通道高音滤波端	
23	INR5	右通道伴音输入	
24	INR4	右通道伴音输入	
25	INR3	右通道伴音输入	
26	INR2	右通道伴音输入	
27	INR1	右通道伴音输入	
28	VCC	电源	

（582）RC4558

引脚号	引脚符号	引 脚 功 能	备　　注
1	1OUT	输出端	该集成电路为双高增益运算放大器，应用在 MS68B 机心液晶电视上
2	1IN−	输入端	
3	1IN+	输入端	
4	VCC	电源	
5	2IN+	输入端	
6	2IN−	输入端	
7	2OUT	输出端	
8	VCC+	电源	

（583）RCR2006

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN	电压输入	1. 封装：采用 TO220－5L、TO263－5L 封装 2. 用途：3A 降压稳压器 3. 应用领域：LCD TV 电源、开关稳压器、计算机设备 4. 关键参数：可调输出电压范围为 1.23～37V 5. 引脚排列及内部框图见附图 2-468
2	OUTPUT	输出	
3	GND	地	
4	FEEDBACK	反馈	
5	$\overline{ON}$/OFF	接通/关闭	

（584）RCR2007

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN	电压输入	1. 封装：采用 TO220－5L 封装 2. 用途：150kHz/3A 降压电源转换器 3. 应用领域：开关式稳压器、LCD TV 电源、计算机设备 4. 关键参数：最大输入电压为 45V 5. 引脚排列及内部框图见附图 2-469
2	OUTPUT	输出	
3	GND	地	
4	FEEDBACK	反馈	
5	$\overline{ON}$/OFF	接通/关闭	

（585）RCR2564

引脚号	引脚符号	引 脚 功 能	备　　注
1	SW	开关电压	1. 封装：采用 SOT23－5L 封装 2. 用途：微功率升压型 DC/DC 转换器 3. 应用领域：液晶电视、平板计算机、电池备用、数码相机 4. 关键参数：最大输入电压为 15V 5. 引脚排列及内部框图见附图 2-470
2	GND	地	
3	FB	反馈	
4	SHDN	停机	
5	VIN	电压输入	

（586）RCR2565

引脚号	引脚符号	引 脚 功 能	备 注
1	IFB	电流反馈输入	1. 封装：采用 SOT89－5L 与 SOT23－5L 封装 2. 用途：PFM 白光 LED 升压转换器 3. 应用领域：液晶电视 4. 关键参数：V_{in} = 0.8～5.5V，V_{out} = 2.5～6V 5. 内部结构框图见附图 2-471
2	VOUT	电压检测输出	
3	CE	停机控制	
4	LX	开关输出	
5	GND	地	

（587）RT34063A

引脚号	引脚符号	引 脚 功 能	备 注
1	SC	开关集电极	1. 封装：DIP－8 与 SOP－8 封装 2. 用途：DC－DC 转换器控制电路 3. 应用领域：应用在 TCL LCD26V6NYT 液晶电视上 4. 关键参数：输入电压范围为 3～30V 5. 引脚排列及内部框图见附图 2-472
2	SE	复合晶体管开关发射极	
3	TC	振荡器定时电容	
4	GND	地	
5	COMP	反馈比较器反相输入	
6	VCC	电源	
7	IPK	高边电流检测输入	
8	DRIVER	驱动器集电极	

（588）RT8110

引脚号	引脚符号	引 脚 功 能	电压/V	备 注
1	BOOT	自举	10.01	该集成电路为 DC/DC 转换 IC，应用在 TCL 王牌 L40E77（MS91A 机心）、TCL MS06 机心电视上
2	DRIVE	驱动使能	6.81	
3	FB	输出反馈	1.02	
4	VCC	电源	5.00	
5	LGATE	下管栅极驱动	2.79	
6	GND	地	0	
7	UGATE	上管栅极驱动	7.42	
8	PHASE	过电流保护下管电压降监测	5.38	

（589）RTL8101E

引脚号	引脚符号	引 脚 功 能	备 注
1	VCTRL18	控制电压	该集成电路为百兆网络芯片，应用电路见附图 2-473（以应用在康佳 LC55TS86N 液晶电视上为例）
2	AVDD33	电源	
3	MDIP0	MIDI（乐器数字接口）接收信号（正）	
4	MDIN0	MIDI（乐器数字接口）接收信号（负）	
5	AVDD18	电源	
6	MDIP1	MIDI（乐器数字接口）发送信号（正）	
7	MDIN1	MIDI（乐器数字接口）发送信号（正）	
8	AVDD18	电源	
9	NC	空脚	
10	NC	空脚	
11	NC	空脚	
12	NC	空脚	
13	NC	空脚	
14	NC	空脚	
15	VDD15	电源	
16	VDD33	电源	
17	NC	空脚	
18	NC	空脚	
19	LANWAKEB	局域网唤醒信号	
20	PERSTB	复位信号	
21	VDD15	电源	
22	EVDD18	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
23	HSIP	微分正发送信号（NIC）	
24	HSIN	微分负发送信号（NIC）	
25	EGND	地	
26	REFCLK_P	参考时钟信号（正）	
27	REFCLK_N	参考时钟信号（正）	
28	EVDD18	电源	
29	HSOP	微分正接收信号（NIC）	
30	HSON	微分负接收信号（NIC）	
31	EGND	地	
32	NC	空脚	
33	NC	空脚	
34	NC	空脚	
35	NC	空脚	
36	ISOLATEB	隔离脚（低态有效）	
37	VDD33	电源	
38	NC	空脚	
39	NC	空脚	
40	NC	空脚	
41	NC	空脚	
42	NC	空脚	
43	VDD15	电源	该集成电路为百兆网络芯片，应用电路见附图 2-473（以应用在康佳 LC55TS86N 液晶电视上为例）
44	EECS	E^2PROM 芯片选择	
45	EEDO	E^2PROM 数据输出	
46	VDD33	电源	
47	EEDI/AUX	E^2PROM 数据输入/辅助（电源检测）	
48	EESK	E^2PROM 时钟信号	
49	VDD15	电源	
50	NC	空脚	
51	NC	空脚	
52	NC	空脚	
53	VDD33	电源	
54	LED3	LED 信号（在掉电模式下， LED 灯不亮）	
55	LED2	LED 信号（在掉电模式下， LED 灯不亮）	
56	LED1	LED 信号（在掉电模式下， LED 灯不亮）	
57	LED0	LED 信号（在掉电模式下， LED 灯不亮）	
58	VDD15	电源	
59	NC59	空脚	
60	CKTAL1	晶振输入	
61	CKTAL2	晶振反馈输出	
62	NC	空脚	
63	VCTRL15	控制电压	
64	RSET	复位信号	
65	GND_REF	地	

（590）RV5C387A-E2

引脚号	引脚符号	引 脚 功 能	备　注
1	32KOUT	32kHz 时钟输出	该集成电路为 I^2C 总线实时时钟芯片，采用 10 脚 SSOP 封装，内部框图见附图 2-474，应用电路见附图 2-475
2	SCL	串行时钟线	
3	SDA	串行数据线	
4	INTRC	中断输出 C	
5	VSS	地	
6	INTRA	中断输出 A	
7	INTRB	中断输出 B	
8	OSCOUT	振荡器输出	
9	OSCIN	振荡器输入	
10	VDD	电源	

（591）S2300

引脚号	引脚符号	引脚功能	电阻/kΩ（R+/R−）	备注
1	HSYNC1−PORT1	行同步信号输入 1	0/0	
2	VSYNC1−PORT1	场同步信号输入 1	0/0	
3	FIELD ID1−PORT1	奇/偶场标志信号输入	0/0	
4	IN−CLK1−PORT1	时钟信号输入	0/0	
5	HSYNC2−PORT1	行同步信号输入 2	0/0	
6	VSYNC2−PORT1	场同步信号输入 2	0/0	
7	FIELD ID2−PORT1	奇/偶场标志信号输入	0/0	
8	VDD1（3.3）	电源（3.3V）	2.79/5.81	
9	VSS	地	0/0	
10	IN−CLK2−PORT1	时钟信号输入	7.58/11.21	
11	PORT1	B/Cb/D1 信号输入	7.58/11.21	
12	PORT2	B/Cb/D1 信号输入	7.58/11.21	
13	PORT3	B/Cb/D1 信号输入	7.58/11.21	
14	PORT4	B/Cb/D1 信号输入	7.58/11.21	
15	PORT5	B/Cb/D1 信号输入	7.58/11.21	
16	VDDCORE	电源核心（+1.8V）	2.59/4.79	
17	VSSCORE	地	0/0	
18	PORT1A5	B/Cb/D1 信号输入	3.79/6.41	
19	PORT1A6	B/Cb/D1 信号输入	3.79/6.41	
20	PORT1A7	B/Cb/D1 信号输入	3.79/6.41	1. 封装：采用 208 脚封装 2. 用途：Sage 公司推出的数字视频格式转换芯片 3. 应用领域：应用于 DTV、HDTV、投影仪、PDP、LCD−TV、P−DVD 等领域 4. 此数据在熊猫 29HD09 电视上测得
21	PORT1B0	R/Cr/CrCb 信号输入	3.79/6.41	
22	PORT1B1	R/Cr/CrCb 信号输入	3.79/6.41	
23	PORT1B2	R/Cr/CrCb 信号输入	3.79/6.41	
24	PORT1B3	R/Cr/CrCb 信号输入	3.79/6.41	
25	PORT1B4	R/Cr/CrCb 信号输入	3.79/6.41	
26	PORT1B5	R/Cr/CrCb 信号输入	3.79/6.41	
27	PORT1B6	R/Cr/CrCb 信号输入	3.79/6.41	
28	PORT1B7	R/Cr/CrCb 信号输入	3.79/6.41	
29	PORT1−C_0	G/Y/Y_0 信号输入	3.79/6.41	
30	VDD2（3.3）	电源（3.3V）	2.61/6.32	
31	VSSIO	地	0/0	
32	PORT1−C1	G/Y/Y_1 信号输入	4.81/7.22	
33	PORT1−C2	G/Y/Y_2 信号输入	4.81/7.22	
34	PORT1−C3	G/Y/Y_3 信号输入	4.81/7.22	
35	PORT1−C4	G/Y/Y_4 信号输入	4.81/7.22	
36	VDDCORE2（1.8）	电源核心（1.8V）	2.61/4.79	
37	VSSCORE	电源核心地	0/0	
38	PORT1−C5	G/Y/Y_5 信号输入	4.81/7.22	
39	PORT1−C6	G/Y/Y_6 信号输入	4.81/7.22	
40	PORT1−C7	G/Y/Y_7 信号输入	4.81/7.22	
41	IN−SEL	连接外接视频输出	2.21/3.88	
42	GND	接地	0/0	
43	DEV−ADDR1	地址设置 1	8.39/11.51	
44	DEV−ADDR0	地址设置 0	8.39/11.51	
45	SCLK	串行时钟控制	4.29/7.79	
46	SDATA	串行数据控制	1.21/2.68	
47	RESET−N	复位电压输入	3.21/6.23	
48	VDD3（3.3）	电源（3.3V）	2.61/6.29	
49	VSSIO	地	0/0	
50	SDRAMDATA0	SDRAM 数据总线	0.82/0.99	
51	SDRAMDATA1	SDRAM 数据总线	0.82/0.99	
52	SDRAMDATA2	SDRAM 数据总线	0.82/0.99	

（续）

引脚号	引脚符号	引脚功能	电阻/kΩ（R+/R−）	备注
53	SDRAMDATA3	SDRAM 数据总线	0.82/0.99	
54	SDRAMDATA4	SDRAM 数据总线	0.82/0.99	
55	SDRAMDATA5	SDRAM 数据总线	0.82/0.99	
56	SDRAMDATA6	SDRAM 数据总线	0.82/0.99	
57	SDRAMDATA7	SDRAM 数据总线	0.82/0.99	
58	SDRAMDATA8	SDRAM 数据总线	0.82/0.99	
59	SDRAMDATA9	SDRAM 数据总线	0.82/0.99	
60	SDRAMDATA10	SDRAM 数据总线	0.82/0.99	
61	SDRAMDATA11	SDRAM 数据总线	0.82/0.99	
62	VDD4（3.3）	电源（3.3V）	2.59/6.31	
63	VSSIO	地	0/0	
64	SDRAMDATA12	SDRAM 数据总线	0.82/0.99	
65	SDRAMDATA13	SDRAM 数据总线	0.82/0.99	
66	SDRAMDATA14	SDRAM 数据总线	0.82/0.99	
67	SDRAMDATA15	SDRAM 数据总线	0.82/0.99	
68	VDD_{CORE3}（1.8）	电源核心（1.8V）	2.59/4.81	
69	VSSIO	地	0/0	
70	SDRAMDATA16	SDRAM 数据总线	0.82/0.99	
71	SDRAMDATA17	SDRAM 数据总线	0.82/0.99	
72	SDRAMDATA18	SDRAM 数据总线	0.82/0.99	1. 封装：采用 208 脚封装 2. 用途：Sage 公司推出的数字视频格式转换芯片 3. 应用领域：应用于 DTV、HDTV、投影仪、PDP、LCD 一TV、P一DVD 等领域 4. 此数据在熊猫 29HD09 电视上测得
73	SDRAMDATA19	SDRAM 数据总线	0.82/0.99	
74	SDRAMDATA20	SDRAM 数据总线	0.82/0.99	
75	SDRAMDATA21	SDRAM 数据总线	0.82/0.99	
76	SDRAMDATA22	SDRAM 数据总线	0.82/0.99	
77	SDRAMDATA23	SDRAM 数据总线	0.82/0.99	
78	SDRAMDATA24	SDRAM 数据总线	0.82/0.99	
79	SDRAMDATA25	SDRAM 数据总线	0.82/0.99	
80	VDDCORE4（1.8）	电源核心（1.8V）	2.59/4.81	
81	VSSCORE	地	0/0	
82	SDRAMDATA26	SDRAM 数据总线	0.82/0.99	
83	SDRAMDATA27	SDRAM 数据总线	0.82/0.99	
84	SDRAMDATA28	SDRAM 数据总线	0.82/0.99	
85	SDRAMDATA29	SDRAM 数据总线	0.82/0.99	
86	SDRAMDATA30	SDRAM 数据总线	0.82/0.99	
87	SDRAMDATA31	SDRAM 数据总线	0.82/0.99	
88	VDD5（3.3）	3.3V 供电（输入/输出电路）	2.59/6.31	
89	VSSIO	地	0/0	
90	TEST IN	测试输入	0.28/0.59	
91	SDRAMADDR10	SDRAM 地址总线	1.02/1.18	
92	SDRAMADDR9	SDRAM 地址总线	1.02/1.18	
93	SDRAMADDR8	SDRAM 地址总线	1.02/1.18	
94	SDRAMADDR7	SDRAM 地址总线	1.02/1.18	
95	SDRAMADDR6	SDRAM 地址总线	1.02/1.18	
96	VDDCORE（1.8）	电源核心（1.8V）	2.59/4.77	
97	VSSCORE	地	0/0	
98	SDRAMADDR5	SDRAM 地址总线	0.99/1.17	
99	SDRAMADDR4	SDRAM 地址总线	0.99/1.17	
100	SDRAMADDR3	SDRAM 地址总线	0.99/1.17	
101	SDRAMADDR2	SDRAM 地址总线	0.99/1.17	
102	SDRAMADDR1	SDRAM 地址总线	0.99/1.17	
103	SDRAMADDR0	SDRAM 地址总线	0.99/1.17	
104	WEN	SDRAM 允许写使能	0.29/0.59	

（续）

引脚号	引脚符号	引脚功能	电阻/kΩ（R+/R−）	备注
105	RASN	SDARM 地址行选择	0.41/0.89	
106	CASN	SDRAM 地址列选择	0.29/0.59	
107	BA1	SDRAM 存储单元选择 1	0.29/0.59	
108	BA0	SDRAM 存储单元选择 0	0.29/0.59	
109	CSN	SDRAM 片选	0.29/0.59	
110	DQM	SDRAM 输入、输出使能信号	0.29/0.59	
111	SDRAM CLKOUT	SDRAM 时钟信号	1.41/2.88	
112	VDD6（3.3）	电源（3.3V）	2.59/6.27	
113	VSSIO	地	0/0	
114	SDRAM CLKIN	SDRAM 时钟输入	0.29/0.78	
115	TEST3	测试输入（本机接地）	0/0	
116	TEST OUT0	测试输出 0（本机空）	0.69/1.22	
117	TEST OUT1	测试输出 1（本机空）	0.91/1.39	
118	CTLOUT0	控制信号输出选择 0（行同步输出）	0.21/1.77	
119	CTLOUT1	控制信号输出选择 1（场同步输出）	0.21/1.77	
120	CTLOUT2	控制信号输出选择	0.21/1.77	
121	CTLOUT3	控制信号输出选择	0.21/1.77	
122	CTLOUT4	控制信号输出选择	0.21/1.77	
123	VDDCORE6（1.8）	电源（1.8V）	2.59/4.71	1. 封装：采用 208 脚封装 2. 用途：Sage 公司推出的数字视频格式转换芯片 3. 应用领域：应用于 DTV、HDTV、投影仪、PDP、LCD 一TV、P一DVD 等领域 4. 此数据在熊猫 29HD09 电视上测得
124	VSSCORE	地	0/0	
125	CLKOUT	时钟信号输出	0.52/0.98	
126	VID一OUT16	数字视频信号输出	0.91/1.49	
127	VID一OUT17	数字视频输出（本机空）	0.91/1.49	
128	VDD7（1.8）	电源（3.3V）	2.59/6.27	
129	VSSIO	地	0/0	
130	VID一OUT18	数字视频输出（B/U/Pb 信号）	0.91/1.49	
131	VID一OUT19	数字视频输出（B/U/Pb 信号）	0.91/1.49	
132	VID一OUT20	数字视频输出（B/U/Pb 信号）	0.91/1.49	
133	VID一OUT21	数字视频输出（B/U/Pb 信号）	0.91/1.49	
134	VID一OUT22	数字视频输出（B/U/Pb 信号）	0.91/1.49	
135	VID一OUT23	数字视频输出（B/U/Pb 信号）	0.91/1.49	
136	VID一OUT8	数字视频输出（R/V/Pr 信号）	1.11/2.29	
137	VID一OUT9	数字视频输出（R/V/Pr 信号）	1.11/2.29	
138	VDDCORE7（1.8）	核心电源（1.8V）	2.59/4.78	
139	VSSCORE	地	0/0	
140	VID一OUT10	数字视频信号输出（R/V/Pr 信号）	1.11/2.29	
141	VID一OUT11	数字视频信号输出（R/V/Pr 信号）	1.11/2.29	
142	VID一OUT12	数字视频信号输出（R/V/Pr 信号）	1.11/2.29	
143	VID一OUT13	数字视频信号输出（R/V/Pr 信号）	1.11/2.29	
144	VID一OUT14	数字视频信号输出（R/V/Pr 信号）	1.11/2.29	
145	VID一OUT15	数字视频信号输出（R/V/Pr 信号）	1.11/2.29	
146	VDD8（3.3）	电源（3.3V）	2.62/6.32	
147	VSSIO	地	0/0	
148	VID一OUT0	数字视频信号输出（G/Y/Y）	1.61/2.18	
149	VID一OUT1	数字视频信号输出（G/Y/Y）	1.61/2.18	
150	VID一OUT2	数字视频信号输出（G/Y/Y）	1.61/2.18	
151	VID一OUT3	数字视频信号输出（G/Y/Y）	1.61/2.18	
152	VID一OUT4	数字视频信号输出（G/Y/Y）	1.61/2.18	

（续）

引脚号	引脚符号	引脚功能	电阻/kΩ（R+/R－）	备注
153	VID－OUT5	数字视频信号输出（G/Y/Y）	1.61/2.18	
154	VID－OUT6	数字视频信号输出（G/Y/Y）	1.61/2.18	
155	VID－OUT7	数字视频信号输出（G/Y/Y）	1.61/2.18	
156	OE	数字视频输出使能（接 3.3V）	0.31/0.69	
157	PLL－PVDD（1.8）	1.8V 电源（锁相环）	2.59/4.78	
158	PLL－PVSS	地（锁相环）	0/0	
159	PLL－PVSS	地（锁相环）	0/0	
160	AVDD－PLL－BE1	1.8V 电源（锁相环）	2.21/4.59	
161	AVDD－PLL－BE2	1.8V 电源（锁相环）	2.21/4.59	
162	AVSS－PLL－BE/SD	地（锁相环）	0/0	
163	AVSS－PLL－BE/SD	地（锁相环）	0/0	
164	AVDD－PLL－SD/FE	1.8V 电源（锁相环）	2.21/4.59	
165	AVDD－PLL－SD/FE	1.8V 电源（锁相环）	2.21/4.59	
166	AVSS－PLL－FE	地（锁相环）	0/0	
167	DAC－PVSS	DAC 电路地	0/0	
168	DAC－VDD（1.8）	1.8V 数字电源（DAC ）	2.21/4.59	
169	DAC－VSS	DAC 电路地	0/0	
170	DAC－BOUT	DAC 模拟 B/U 信号输出	5.68/2.51	
171	DAC－AVDDB（3.3）	3.3V 模拟电源（B 通道）	2.78/5.59	
172	DAC－AVSSB	3.3V 模拟电源（B 通道）	0/0	
173	DAC－GOUT	模拟 G/Y 信号输出	1.21/3.31	
174	DAC－AVDDG	3.3V 模拟电源（G 通道）	2.59/5.78	1. 封装：采用 208 脚封装 2. 用途：Sage 公司推出的数字视频格式转换芯片 3. 应用领域：应用于 DTV、HDTV、投影仪、PDP、LCD－TV、P－DVD 等领域 4. 此数据在熊猫 29HD09 电视上测得
175	DAC－AVSSG	G 通道模拟地	0/0	
176	DAC－ROUT	模拟 R 信号输出	1.69/4.61	
177	DAC－AVDDR	3.3V 模拟电源（R 通道）	2.78/6.02	
178	DAC－AVSSR	3.3V 模拟地（R 通道）	0/0	
179	DAC－COMP	DAC 视频补偿	5.21/8.79	
180	DAC－RSET	DAC 电流控制电阻	5.21/8.79	
181	DAC－VREFOUT	DAC 1.28V 内部电压参考	5.21/7.62	
182	DAC－VREFIN	DAC 外部电压参考	5.57/7.38	
183	DAC－AVDD（3.3）	3.3V 电源（DAC）	3.11/6.47	
184	DAC－AVSS	DAC 模拟地	0/0	
185	DAC－GR－VASS	DAC 模拟地	0/0	
186	DAC－GR－AVDD	3.3V 供电（DAC 保护环路）	2.69/5.77	
187	DAC－PVDD	DAC 3.3V 电源	6.31/2.59	
188	TEST0	测试（本机接地）	0/0	
186	TEST1	测试（本机接地）	0/0	
190	TEST2	测试（本机接地）	0/0	
191	XTAL IN	外接 13.5MHz 晶体振荡输入	0.31/0.79	
192	XTAL OUT	外接 13.5MHz 晶体振荡输出	0.79/0.72	
193	VDD9（3.3）	3.3V 电源	2.58/6.31	
194	VSS_{IO}	地	0/0	
195	IN－CLK－PORT2	时钟信号输入	0.39/0.68	
196	PORT2－0	YUV0 信号输入	0.68/0.31	
197	VDDCORE8（1.8）	电源核心（1.8V）	2.58/4.79	
198	VSSCORE	1.8V 电源地	0/0	
199	PORT2－1	YUV1 信号输入	3.69/10.17	
200	PORT2－2	YUV2 信号输入	3.69/10.17	
201	PORT2－3	YUV3 信号输入	3.69/10.17	
202	PORT2－4	YUV4 信号输入	3.69/10.17	
203	PORT2－5	YUV5 信号输入	3.69/10.17	
204	PORT2－6	YUV6 信号输入	3.69/10.17	
205	PORT2－7	YUV7 信号输入	3.69/10.17	
206	FILDID－PORT2	奇/偶数场标志	0.81/1.49	
207	VSYN－PORT2	场同步信号输入	0.81/1.49	
208	HSYN－PORT2	行同步信号输入	0.81/1.49	

（592）S24CS02J

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	该集成电路为 E^2PROM，应用电路见附图 2-476（以应用在夏普 LCD-32Z100A 液晶电视上为例）
2	NC	空脚	
3	NC	空脚	
4	GND	地	
5	SDA	串行数据	
6	SCL	串行时钟	
7	VCLK	时钟信号	
8	VCC	电源	

（593）S25FL040A0LVFI001

引脚号	引脚符号	引 脚 功 能	备　　注
1	CS	片选输入	该集成电路为 Boot loader 存储器，应用在创维 8M82 机心液晶电视上
2	DO	数据输出	
3	WP	写保护输入	
4	GND	地	
5	DIO	数据输入与输出	
6	CLK	串行时钟输入	
7	HOLD	保持输入	
8	VCC	电源	

（594）S29GL064

引脚号	引脚符号	引 脚 功 能	电压/V	备　　注
1	A23	地址信号输入	3.3	该集成电路为 64Mbit Flash ROM，应用在夏普 LC-42D43U 液晶电视上
2	A22	地址信号输入	3.3	
3	A15	地址信号输入	3.2	
4	A14	地址信号输入	3.2	
5	A13	地址信号输入	3.2	
6	A12	地址信号输入	3.2	
7	A11	地址信号输入	3.2	
8	A10	地址信号输入	3.2	
9	A9	地址信号输入	3.2	
10	A8	地址信号输入	3.2	
11	A19	地址信号输入	3.3	
12	A20	地址信号输入	3.3	
13	WE	写使能	3.3	
14	RESET	复位	3.3	
15	A21	地址信号输入	3.3	
16	WP/ACC	写保护输入/加速输入	0	
17	RY/BY	就绪/忙输出	0	
18	A18	地址信号输入	3.2	
19	A17	地址信号输入	3.2	
20	A7	地址信号输入	3.2	
21	A6	地址信号输入	3.2	
22	A5	地址信号输入	3.2	
23	A4	地址信号输入	3.2	
24	A3	地址信号输入	3.2	
25	A2	地址信号输入	3.2	
26	A1	地址信号输入	3.2	
27	NC	空脚	0	
28	NC	空脚	0	
29	V IO	输出缓冲电源	3.3	
30	NC	空脚	0	
31	A0	地址信号输入	3.2	

（续）

引脚号	引脚符号	引 脚 功 能	电压/V	备　注
32	CE	芯片使能输入	3.3	该集成电路为 64Mbit Flash ROM，应用在夏普 LC-42D43U 液晶电视上
33	VSS	地	0	
34	OE	输出使能输入	3.3	
35	DQ0	数据输入与输出	3.2	
36	DQ8	数据输入与输出	3.2	
37	DQ1	数据输入与输出	3.2	
38	DQ9	数据输入与输出	3.2	
39	DQ2	数据输入与输出	3.2	
40	DQ10	数据输入与输出	3.2	
41	DQ3	数据输入与输出	3.2	
42	DQ11	数据输入与输出	3.2	
43	VCC	电源	3.3	
44	DQ4	数据输入与输出	3.2	
45	DQ12	数据输入与输出	3.2	
46	DQ5	数据输入与输出	3.2	
47	DQ13	数据输入与输出	3.2	
48	DQ6	数据输入与输出	3.2	
49	DQ14	数据输入与输出	3.2	
50	DQ7	数据输入与输出	3.2	
51	DQ15	数据输入与输出	3.2	
52	VSS	地	0	
53	BYTE	选择 8 位或 16 位模式	3.3	
54	A16	地址信号输入	3.2	
55	NC	空脚	0	
56	NC	空脚	0	

（595）S29GL128N90TFIR10

引脚号	引脚符号	引 脚 功 能	备　注
1	NC1	空脚	该集成电路为闪存，采用 56 脚 TSOP 封装，应用在 LG PU82C 机心液晶电视上
2	A22	地址输入	
3	A15	地址输入	
4	A14	地址输入	
5	A13	地址输入	
6	A12	地址输入	
7	A11	地址输入	
8	A10	地址输入	
9	A9	地址输入	
10	A8	地址输入	
11	A19	地址输入	
12	A20	地址输入	
13	WE	写使能输入	
14	RESET	复位	
15	A21	地址输入	
16	WP/ACC	写保护输入/加速输入	
17	RY/BY	就绪/忙输出	
18	A18	地址输入	
19	A17	地址输入	
20	A7	地址输入	
21	A6	地址输入	
22	A5	地址输入	
23	A4	地址输入	
24	A3	地址输入	
25	A2	地址输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
26	A1	地址输入	该集成电路为闪存，采用 56 脚 TSOP 封装，应用在 LG PU82C 机心液晶电视上
27	NC2	空脚	
28	NC3	空脚	
29	VIO	输出缓冲器电源	
30	NC4	空脚	
31	A0	地址输入	
32	CE	芯片使能输入	
33	VSS1	地	
34	OE	输出使能输入	
35	DQ0	数据输入与输出	
36	DQ8	数据输入与输出	
37	DQ1	数据输入与输出	
38	DQ9	数据输入与输出	
39	DQ2	数据输入与输出	
40	DQ10	数据输入与输出	
41	DQ3	数据输入与输出	
42	DQ11	数据输入与输出	
43	VCC	电源	
44	DQ4	数据输入与输出	
45	DQ12	数据输入与输出	
46	DQ5	数据输入与输出	
47	DQ13	数据输入与输出	
48	DQ6	数据输入与输出	
49	DQ14	数据输入与输出	
50	DQ7	数据输入与输出	
51	DQ15/A1	数据输入与输出/地址输入	
52	VSS2	地	
53	BYTE	选择 8 位或 16 位模式	
54	A16	地址输入	
55	NC5	空脚	
56	NC6	空脚	

（596）S-35380

引脚号	引脚符号	引 脚 功 能	备　注
1	INT1	中断控制	该集成电路是一种专用时钟振荡电路，应用电路见附图2-477（以应用在创维8TTN机心上为例）
2	XOUT	时钟振荡输出	
3	XIN	时钟振荡输入	
4	GND	地	
5	INT2	中断控制	
6	SCL	I^2C 总线时钟线	
7	SDA	I^2C 总线数据线	
8	VCC	电源	

（597）SA612AD

引脚号	引脚符号	引 脚 功 能	备　注
1	INA	输入端	该集成电路为双平衡混频器和振荡器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E液晶电视上。应用电路见附图 2-478（以应用在夏普 32BV6E 液晶电视上为例）
2	INB	输入端	
3	GND	地	
4	OUTA	输出端 A	
5	OUTB	输出端 B	
6	OSC	振荡器	
7	OSC	振荡器	
8	VCC	电源	

（598）SA7454、SA7454H

引脚号 DIP	引脚号 HSIP	引脚符号	引脚功能	备注
1	1	IN1	正相输入端 1	1. 封装：采用 HSIP－9 或 DIP－18－FG 封装 2. 用途：是一款双通道 AB 类 2×6W 音频功率放大器 3. 应用领域：应用于 LCD－TV 及多媒体系统 4. 关键参数：电源电压（V_S）为 6～14.4～18V、总静态电流（I_q）为 40～80mA、输出直流电平（V_O）为 6.95V、总功耗为 15W、工作温度范围为−40～+85℃ 5. 参考兼容型号：TDA1517 6. 外形及内部框图见附图 2-479
2	2	SGND	信号地	
3	3	SVR	电源电压纹波抑制	
4	4	OUT1	输出 1	
5	5	PGND	电源地	
6	6	OUT2	输出 2	
7	7	VCC	电源	
8	8	MUTE/STBY	静音/待机	
9	9	IN2	正相输入端 2	
10		NC	空脚	
11		NC	空脚	
12		NC	空脚	
13		NC	空脚	
14		NC	空脚	
15		NC	空脚	
16		NC	空脚	
17		NC	空脚	
18		NC	空脚	

（599）SA7496L、SA7496LS

引脚号	引脚符号	引脚功能	备注
1	GND	地	1. 封装：采用 SOP20（SA7496LS）与 DIP20（SA7496L）封装 2. 用途：SA7496 是一款用于立体声的功率放大器，采用 AB 类输出结构，输出功率最大为 2W+2W，用于高质量音频放大系统，内置线性增益控制功能以及 Stand－by 和 mute 等功能。 3. 应用领域：应用于 LCD－TV、音量控制/平衡器、高质量声音处理器、计算机多媒体、袖珍收音机扬声器 4. 关键参数：工作电压为 10～18V、工作电流为 25～50mA、静态输出电压为 7V、工作环境温度范围为 0～70℃。 5. 参考兼容型号：TDA7496 6. 外形及内部框图见附图 2-480
2	GND	地	
3	GND	地	
4	INL	左通道信号输入	
5	VAROUT_L	左输出_1	
6	VOLUME	音量控制	
7	VAROUT_R	右输出_1	
8	NC	空脚	
9	INR	右通道信号输入	
10	SVR	电源电压抑制	
11	STBY	待机	
12	MUTE	静音	
13	GND	地	
14	OUTR	右通道输出	
15	VCC	电源	
16	VCC	电源	
17	OUTL	左通道输出	
18	GND	地	
19	GND	地	
20	GND	地	

（600）SAA5264、SAA5265

引脚号	引脚符号	引脚功能	备注
1	P2.0/PWM	端口 2/14 位高精度 PWM 输出	1. 封装：采用 SDIP52 脚封装 2. 用途：智能图文解码器 3. 应用领域：液晶电视机 4. 关键参数：电源电压（VDD 引脚）为 3～3.3～3.6V、周边电源电流（IDDP 引脚）为 1mA、核心供电电流（IDDC 引脚）为 15～18 mA、模拟电源电流（IDDA 引脚）为 45～48 mA
2	P2.1/PWM0	端口 2/6 位 PWM 输出	
3	P2.2/PWM1	端口 2/6 位 PWM 输出	
4	P2.3/PWM2	端口 2/6 位 PWM 输出	
5	P2.4/PWM3	端口 2/6 位 PWM 输出	
6	P2.5/PWM4	端口 2/6 位 PWM 输出	
7	P2.6/PWM5	端口 2/6 位 PWM 输出	
8	P2.7/PWM6	端口 2/6 位 PWM 输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
9	P3.0/ADC0	端口 3/软件模-数转换设备输入	
10	P3.1/ADC1	端口 3/软件模-数转换设备输入	
11	P3.2/ADC2	端口 3/软件模-数转换设备输入	
12	P3.3/ADC3	端口 3/软件模-数转换设备输入	
13	VSSC	核心地	
14	SCL（NVRAM）	I^2C 总线串行时钟输入	
15	SDA（NVRAM）	I^2C 总线串行数据输入/输出	
16	P0.2	通用输入与输出	
17	P0.3	通用输入与输出	
18	P0.4	通用输入与输出	
19	P0.5	通用输入与输出	
20	P0.6	通用输入与输出	
21	P0.7	通用输入与输出	
22	VSSA	模拟地	
23	CVBS0	复合视频基带信号输入	
24	CVBS1	复合视频基带信号输入	
25	SYNC_FILTER	CVBS 同步脉冲滤波器输入	
26	IREF	模拟电路参考电流输入	
27	FRAME	帧去隔行输出同步	1. 封装：采用 SDIP52 脚封装 2. 用途：智能图文解码器 3. 应用领域：液晶电视 4. 关键参数：电源电压（VDD 引脚）为 3～3.3～3.6V、周边电源电流（IDDP 引脚）为 1mA、核心供电电流（IDDC 引脚）为 15～18 mA、模拟电源电流（IDDA 引脚）为 45～48 mA
28	TEST	空脚	
29	$\overline{COR}$	对比度降低	
30	P3.4/PWM7	端口 3/软件模-数转换设备输入	
31	VDDA	模拟电源（3.3V）	
32	B	蓝色信息像素率输出	
33	G	绿色信息像素率输出	
34	R	红色信息像素率输出	
35	VDS	像素率快速消隐视频/数据开关推挽输出	
36	HSYNC	行同步脉冲输入	
37	VSYNC	场同步脉冲输入	
38	VSSP	地	
39	VDDC	核电源（+3.3V）	
40	OSCGND	晶体振荡器地	
41	XTALIN	12MHz 晶体振荡器输入	
42	XTALOUT	12MHz 晶体振荡器输出	
43	RESET	复位输入	
44	VDDP	外围电源	
45	P1.0	通用输入与输出	
46	P1.1	通用输入与输出	
47	P1.2	通用输入与输出	
48	P1.3	通用输入与输出	
49	SCL	I^2C 总线串行时钟输入	
50	SDA	I^2C 总线串行数据输入/输出	
51	P1.4	通用输入与输出	
52	P1.5	通用输入与输出	

（601）SAA7113H

引脚号	引脚符号	引 脚 功 能	备　注
1	AI22	模拟输入 22	
2	VSSA1	通道 1 模拟电源地	
3	VDDA1	通道 1 模拟正电源（3.3V）	
4	AI11	模拟输入 11	
5	AI1D	AI11/AI12 差分模拟输入	
6	AGND	模拟信号地	
7	AI12	模拟输入 12	
8	$\overline{\text{TRST}}$	测试复位输入	
9	AOUT	模拟测试输出	
10	VDDA0	内部时钟产生电路正电源电压（3.3V）	
11	VSSA0	内部时钟产生电路地	
12	VPO7	数字 VPO 总线输出信号	
13	VPO6	数字 VPO 总线输出信号	
14	VPO5	数字 VPO 总线输出信号	
15	VPO4	数字 VPO 总线输出信号	
16	VSSDE1	数字电源电压输入地 E1	
17	LLC	线锁定系统时钟输出	
18	VDDDE1	数字电源电压 E1	1. 封装：采用 QFP44 脚封装 2. 用途：9 位视频输入处理器 3. 应用领域：液晶电视、笔记本式计算机（低功耗）、PCMCIA 卡、AGP 显卡、图像处理、视频电话、监控系统、彩色电视机、液晶显示器等 4. 关键参数：模拟电源电压（VDDA 引脚）为 3.1～3.3～3.5V、数字电源电压（VDDD 引脚）为 3～3.3～3.6V、环境温度范围为 0～70℃、功耗为 0.4W 5. 引脚排列及内部框图见附图 2-481
19	VPO3	数字 VPO 总线输出信号	
20	VPO2	数字 VPO 总线输出信号	
21	VPO1	数字 VPO 总线输出信号	
22	VPO0	数字 VPO 总线输出信号	
23	SDA	串行数据输入/输出（I^2C 总线）	
24	SCL	串行时钟输入（I^2C 总线）	
25	RTCO	实时控制输出	
26	RTS0	实时信号输出 0	
27	RTS1	实时信号输入与输出终端 1	
28	VSSDI	内部数字核心供应地	
29	VDDDI	内部核心供应（3.3V）	
30	VSSDA	内部晶体振荡器数字地	
31	XTAL	晶体振荡器第二终端	
32	XTALI	晶体振荡器或连接外部振荡器与 CMOS 兼容方波时钟信号输入端	
33	VDDDA	内部晶体振荡器数字正电源电压（3.3V）	
34	VDDDE2	数字电源电压 E2	
35	VSSDE2	数字电源电压输入地 E2	
36	TDO	边界扫描测试数据输出	
37	TCK	边界扫描测试时钟输入	
38	TDI	边界扫描测试数据输入	
39	TMS	边界扫描测试或扫描测试模式选择输入	
40	CE	芯片使能	
41	VSSA2	通道 2 模拟电源电压地	
42	VDDA2	模拟通道 2 正电源电压（3.3V）	
43	AI21	模拟输入 21	
44	AI2D	AI21/AI22 差分模拟输入	

（602）SAA7114E、SAA7114H

引脚号 LQFP	引脚号 LGBA	引脚符号	引脚功能	备注
1	L7	VDDD（EP1）	外部数字垫电源电压 1（3.3V）	
2	N5	TDO	边界扫描测试数据输出	
3	N6	TDI	边界扫描测试数据输入	
4	P4	XTOUT	晶体振荡器输出信号	
5	P5	VSS（XTAL）	晶体振荡器地	
6	P3	XTALO	晶体振荡器输出	
7	P2	XTALI	晶体振荡器或连接外部振荡器与 TTL 兼容方波时钟信号输入端	
8	L8	VDD（XTAL）	晶体振荡器电源电压	
9	M7	VSSA2	模拟输入 AI2n 地	
	N7	VSSA2	模拟输入 AI2n 地	
10	P6	AI24	模拟输入 24	
11	M8	VDDA2	模拟输入 AI2n 电源（3.3V）	
12	P7	AI23	模拟输入 23	
13	P8	AI2D	ADC 通道 2 差分输入（AI24，AI23，AI22，AI21）	
14	P9	AI22	模拟输入 22	
15	N8	VSSA1	模拟输入 AI1n 地	1. 封装：采用 LGBA156 与 LQFP100 脚封装
	N9	VSSA1	模拟输入 AI1n 地	2. 用途：PAL / NTSC/ SECAM 制式视频解码器与自适应 PAL / NTSC 制式梳状滤波器，VBI 数据分割器和高性能缩放
16	P10	AI21	模拟输入 21	3. 应用领域：桌面视频、多媒体、图像处理、视频电话、彩色电视机、液晶显示器、液晶电视等
17		VDDA1	模拟输入 AI1n 电源（3.3V）	4. 关键参数：模拟电源电压（VDDA 引脚）为 3.1～3.3～3.5V、数字电源电压（VDDD 引脚）为 3～3.3～3.6V、环境温度范围为 0～70℃、功耗为 0.45W
18	P11	AI12	模拟输入 11	5. 引脚排列及内部框图见附图 2-482
19	P12	AI1D	ADC 通道 1 差分输入（AI12，AI11）	
20	P13	AI11	模拟输入 11	
21	N10	AGND	模拟地连接	
22	M10	AOUT	模拟测试输出（不连接）	
23	N11	VDDA0	内部时钟产生电路模拟电源电压	
24	N12	VSSA0	内部时钟产生电路地	
	N13	VSSA0	内部时钟产生电路地	
25	L9	VDDD（EP2）	外部数字垫电源电压 2（3.3V）	
26	M13	VSSD（EP1）	外部数字垫供应地 1	
27	N14	CE	芯片使能或复位输入（内部上拉）	
28	M14	LLC	线锁定系统时钟输出	
29	L14	LLC2	线锁定 1/2 时钟输出	
30	M12	$\overline{\text{RES}}$	复位输出（有源低）	
31	M11	SCL	串行时钟输入（I^2C 总线）	
32	L12	SDA	串行数据输入/输出（I^2C 总线）	
33	L11	VDDD（ICO1）	内部数字内核供电电压 1（3.3V）	
34	K13	RTS0	实时状态或同步信息	
35	L10	RTS1	实时状态或同步信息	
36	L13	RTCO	实时控制输出	
37	K12	AMCLK	音频主时钟输出	
38	K11	VSSD（ICO1）	内部数字核心电源地 1	
39	K14	ASCLK	音频串行时钟输出	
40	J13	ALRCLK	音频左/右时钟输出	
41	J12	AMXCLK	音频主外部时钟输入	
42	J14	ITRDY	目标准备输入	
43	J11	VDDD（ICO2）	内部数字核心电源电压 2（3.3V）	
44	H13	TEST0	扫描输出（不连接）	
45	H12	ICLK	图像端口时钟输出信号	
46	H14	IDQ	图像端口输出数据限定符	
47	G14	ITRI	图像端口输出控制信号	

（续）

引脚号		引脚符号	引 脚 功 能	备　注
LQFP	LGBA			
48	F14	IGP0	通用输出信号 0	
49	G13	IGP1	通用输出信号 1	
50	H11	VSSD（EP2）	外部数字垫供应地 2	
51	G11	VDDD（EP3）	外部数字垫电源电压 3（3.3V）	
52	F13	IGPV	多用途垂直参考输出信号图像端口	
53	G12	IGPH	多用途水平参考输出信号图像端口	
54	E14	IPD7	图像数据输出端口 MSB	
55	D14	IPD6	图像数据输出端口 MSB1	
56	C14	IPD5	图像数据输出端口 MSB2	
57	B14	IPD4	图像数据输出端口 MSB3	
58	F11	VDDD（ICO3）	内部数字内核电源电压 3（3.3V）	
59	E13	IPD3	图像数据输出端口 MSB4	
60	D13	IPD2	图像数据输出端口 MSB5	
61	C13	IPD1	图像数据输出端口 MSB6	
62	B13	IPD0	图像数据输出端口 LSB	
63	E11	VSSD（ICO2）	内部数字核心电源地 2	
64	A13	HPD7	主机端口数据输入与输出 MSB	
65	D12	HPD6	主机端口数据输入与输出 MSB1	
66	C12	HPD5	主机端口数据输入与输出 MSB2	
67	B12	HPD4	主机端口数据输入与输出 MSB3	
68	D11	VDDD（ICO4）	内部数字核心电源电压 4（3.3V）	
69	A12	HPD3	主机端口数据输入与输出 MSB4	
70	C11	HPD2	主机端口数据输入与输出 MSB5	
71	B11	HPD1	主机端口数据输入与输出 MSB6	
72	A11	HPD0	主机端口数据输入与输出 LSB	
73	B10	TEST1	扫描输入（不连接）	
74	C10	TEST2	扫描输入（不连接）	
75	D10	VDDD（EP4）	外部数字垫电源电压 4（3.3V）	
76	H4	VSSD（EP3）	外部数字垫电源地 3	
77	J3	TEST3	扫描输入（不连接）	
78	J1	TEST4	扫描输入（不连接）	
79	J2	TEST5	扫描输入（不连接）	
80	K1	XTRI	X 端口输出控制信号	
81	K2	XPD7	扩展端口数据 MSB	
82	K3	XPD6	扩展端口数据 MSB	
83	J4	VDDD（ICO5）	内部数字核心电源电压 5（3.3V）	
84	L1	XPD5	扩展端口数据 MSB2	
85	L2	XPD4	扩展端口数据 MSB3	
86	L3	XPD3	扩展端口数据 MSB4	
87	M1	XPD2	扩展端口数据 MSB5	
88	K4	VSSD（ICO3）	内部数字核心电源地 3	
89	M2	XPD1	扩展端口数据 MSB6	
90	N1	XPD0	扩展端口数据 LSB	
91	L5	XRV	垂直参考输入与输出扩展端口	
92	N2	XRH	水平参考输入与输出扩展端口	
93	L4	VDDD（ICO6）	内部数字核心电源电压 6（3.3V）	
94	M3	XCLK	时钟输入与输出扩展端口	
95	M4	XDQ	数据限定符输入与输出扩展端口	
96	N3	XRDY	任务标记或准备信号缩放	
97	N4	$\overline{\text{TRST}}$	测试复位输入（低态有效）	
98	M6	TCK	边界扫描测试时钟	
99	M5	TMS	边界扫描测试或扫描测试模式选择输入	
100	L6	VSSD（EP4）	外部数字垫供应地 4	

1. 封装：采用 LGBA156 与 LQFP100 脚封装

2. 用途：PAL / NTSC/ SECAM 制式视频解码器与自适应 PAL / NTSC 制式梳状滤波器，VBI 数据分割器和高性能缩放

3. 应用领域：桌面视频、多媒体、图像处理、视频电话、彩色电视机、液晶显示器、液晶电视机等

4. 关键参数：模拟电源电压（VDDA 引脚）为 3.1～3.3～3.5V、数字电源电压（VDDD 引脚）为 3～3.3～3.6V、环境温度范围为 0～70℃、功耗为 0.45W

5. 引脚排列及内部框图见附图 2-482

（603）SAA7115

引脚号	引脚符号	引脚功能
1	VDD	供电端
2	TDO	边沿扫描检测数据输出信号
3	TDI	边沿扫描检测数据输入信号
4	XTOUT	晶振输出信号
5	AGND	地
6	XTALO	时钟信号输出
7	XTALI	时钟信号输入
8	VDD	供电端
9	AGND	地
10	AI21	模拟信号输入 21
11	VDD	供电端
12	AI22	模拟信号输入 22
13	AI2D	模-数转换器微分信号输入
14	AI23	模拟信号输入 23
15	AGND	地
16	AI24	模拟信号输入 24
17	VDD	供电端
18	AI12	模拟信号输入
19	AI1D	模-数转换器微分信号输入
20	AI11	模拟信号输入
21	AGND	地
22	AOUT	模拟信号输出
23	VDD	供电端
24	AGND	地
25	VDD	供电端
26	AGND	地
27	CE	使能或复位信号输入
28	LLC	线锁定时钟信号输出
29	LLC2	线锁定时钟信号输出
30	RESON	复位信号输出
31	SCL	I^2C 总线时钟信号线
32	SDA	I^2C 总线数据线
33	VDD	供电端
34	RTS0	实时状态和同步信息
35	RTS1	实时状态和同步信息
36	RTCO	实时控制输出
37	AMCLK	音频主时钟信号输出
38	AGND	地
39	ASCLK	音频系列时钟信号输出
40	ALRCLK	音频左右声道时钟
41	AMXCLK	音频外部主时钟信号
42	ITRDY	准输入
43	VDD	供电端
45	ICLK	图像主时钟输出
46	IDQ	图像数据限制
47	ITRI	图像端口控制信号
48	IGP0	图像端口
49	IGP1	图像端口
50	VSS	地
51	VDD	供电端
52	IGPV	多目标场参考信号
53	IGPH	多目标行参考信号

（续）

引脚号	引脚符号	引脚功能
54～57	IPD0～IPD3	图像数据输出口
58	VDD	供电端
59～62	IPD4～IPD7	图像数据输出口
63	VSS	地
64～67	HPD0～HPD3	主端口数据输入/输出
68	VDD	供电端
69～72	HPD4～HPD7	主端口数据输入/输出
73，74	TEST1～TEST2	不连接，为未来扩展保留
75	VDD	供电端
76	VSS	地
80	XTRI	X 端口输出控制
81，82	XPD0～XPD1	扩展端口数据输入/输出
83	VDD	供电端
84，85	XPD2～XPD3	扩展端口数据输入/输出
86，87	XPD6～XPD7	扩展端口数据输入/输出
88	VSS	地
89，90	XPD4～XPD5	扩展端口数据输入/输出
91	XRV	场扩展端口
92	XRH	行扩展端口
93	VDD	供电端
94	XCLK	时钟扩展端口
95	XDQ	限制数据扩展口
96	XRDY	任务标识或读信号
97	TRSTN	边沿扫描终止复位
98	TCK	边沿扫描检测时钟
99	TMS	边沿扫描模式选择
100	VSS	地

（604）SAA7117AH

引脚号	引脚符号	引脚功能	电阻/kΩ（R+/R−）	备注
1	DNC6	空脚	230.01/230.01	1. 封装：采用 160 脚封装 2. 用途：TV/AV 转换，DVD 信号转换及亮色解码与 A-D 转换 3. 应用领域：应用在 LCD42B03－P、LCD40B03－P 型液晶电视及 CHD－2 机心电视上 4. 此数据在 TCL LCD40A71P 电视上测得
2	AI41	41 端口模拟信号输入	1799.89/1700.04	
3	AGND	模拟信号接地	0/0	
4	VSSA4	4 端口模拟信号输入接地	0/0	
5	AI42	42 端口模拟信号输入	9.99/9.99	
6	AI4D	微分输入的信号经四通道模-数转换处理	9.82/9.99	
7	AI43	43 端口模拟信号输入	9.99/9.99	
8	VDDA4	模拟提供电压与 4 个端口输入 3.3V 电压	∞/∞	
9	VDDA4A	模拟提供电压与 4 个端口输入 3.3V 电压	∞/∞	
10	AI44	44 端口模拟信号输入	1.79/1.79	
11	AI31	31 端口模拟信号输入	1899.89/1899.89	
12	VSSA3	接地与模拟信号输入	0/0	
13	AI32	32 端口模拟信号输入	9.99/9.99	
14	AI3D	微分输入的信号经四通道模-数转换处理	9.82/9.82	
15	AI33	33 端口模拟信号输入	1899.89/1899.89	
16	VDDA3	模拟提供电压与 3 端口输入 3.3V 电压	0.51/0.51	
17	VDDA3A	模拟提供电压与 3 端口输入 3.3V 电压	0.51/0.51	
18	AI34	34 端口模拟信号输入	1899.89/1899.89	
19	AI21	21 端口模拟信号输入	1899.89/1899.89	
20	VSSA2	接地与模拟信号输入	0/0	
21	AI22	22 端口模拟信号输入	1899.89/1899.89	
22	AI2D	微分信号输入与两通道模-数转换控制	9789.75/9789.75	
23	AI23	23 端口模拟信号输入	1949.77/1949.77	

（续）

引脚号	引脚符号	引脚功能	电阻/kΩ（R+/R−）	备注
24	VDDA2	模拟电压提供与模拟信号输入	0/0	
25	VDDA2A	模拟电压提供与模拟信号输入	0/0	
26	AI24	24 端口模拟信号输入	267.57/267.57	
27	AI11	11 端口模拟信号输入	1951.03/1900.04	
28	VSSA1	接地与模拟信号输入	0/0	
29	AI12	12 端口模拟信号输入	1947.69/1947.69	
30	AI1D	微分输入与一通道模-数转换处理	9.71/9.71	
31	AI13	13 端口模拟信号输入	1947.02/1949.58	
32	VDDA1	模拟电压提供与模拟信号输入	0.49/0.49	
33	VDDA1A	模拟电压提供与模拟信号输入	0.49/0.49	
34	AI14	14 端口模拟信号输入	0/0	
35	AGNDA	模拟信号接地端	0/0	
36	AOUT	模拟测试信号输出	0.49/0.49	
37	VDDA0	模拟提供电压与 3 端口输入 3.3V 电压	0.49/0.49	
38	VSSA0	接地与内部时钟产生电路	0/0	
39	AOUT	模拟信号输出	1708.04/1700.02	
40	DNC14	空脚	∞/∞	
41	DNC18	空脚	∞/∞	
42	DNC15	空脚	2306.01/2306.01	
43	EXMCLR	外接清除端口	6.39/6.39	1. 封装：采用 160 脚封装 2. 用途：TV/AV 转换，DVD 信号转换及亮色解码与 A-D 转换 3. 应用领域：应用在 LCD42B03－P、LCD40B03－P 型液晶电视及 CHD－2 机心电视上 4. 此数据在 TCLLCD40A71P 电视上测得
44	CE	复位端口	0.51/0.51	
45	VDDD1	数字电压供给	0.51/0.51	
46	LLC	系统时钟输出	2467.56/2449.95	
47	VSSD1	数字接地	0/0	
48	LLC2	线性时钟的一半输出	2467.56/2467.56	
49	RES	复位输出	2467.56/2449.95	
50	VDDD2	数字电压提供 2	0.32/0.32	
51	VSSD2	数字接地 2	0/0	
52	CLKEXT	外接时钟表输入与模-数信号的转换处理	2389.58/2389.58	
53	ADP8	模-数转换输出的指示端口	2389.58/2389.58	
54	ADP7	模-数转换输出的指示端口 1	2389.58/2389.58	
55	ADP6	模-数转换输出的指示端口 2	2389.58/2389.58	
56	ADP5	模-数转换输出的指示端口 3	2389.58/2389.58	
57	ADP4	模-数转换输出的指示端口 4	2389.58/2389.58	
58	ADP3	模-数转换输出的指示端口 5	2389.58/2389.58	
59	VDDD3	数字供电电压 3	0.51/0.51	
60	ADP2	模-数转换输出的指示端口 6	2436.97/2436.97	
61	ADP1	模-数转换输出的指示端口 7	2436.97/2436.97	
62	ADP0	模-数信号转换输出	2436.97/2436.97	
63	VSSD3	数字接地	0/0	
64	INT	I^2C 总线的中断标记	2357.03/2357.03	
65	VDDD4	数字提供电压	0.31/0.31	
66	SCL	I^2C 总线时钟输入	9.99/9.99	
67	VSSD4	数字接地	0/0	
68	SDA	I^2C 总线数据输入/输出	9.99/9.99	
69	RTS0	实时时钟同步信息，寄存器控制在 11H/12H	2478.58/2478.58	
70	RTS1	实时时钟同步信息，寄存器控制在 11H/12H	2473.03/2473.03	
71	RTCO	实际收看时间输出控制	4.89/4.89	
72	AMCLK	主要音频信号时钟输出	2445.01/2445.01	
73	VDDD5	数字电压提供	0.51/0.51	
74	ASCLK	音频时钟信号连续输出	2528.03/2528.03	
75	ALRCLK	音频左/右声道时钟信号输出	2478.02/2478.02	

（续）

引脚号	引脚符号	引脚功能	电阻/kΩ（R+/R−）	备注
76	AMXCLK	音频主要的外围时钟信号输入	∞/∞	
77	ITRDY	目标读入图像信号端口	2299.01/2299.01	
78	DNC0	空脚	∞/∞	
79	DNC16	空脚	2418.03/2418.03	
80	DNC17	空脚	∞/∞	
81	DNC19	空脚	∞/∞	
82	DNC20	空脚	∞/∞	
83	FSW	彩色全电视信号输入	0/0	
84	ICLK	时钟信号输出图像端口	2414.01/2414.01	
85	IDQ	限定输出数据到图像端口	2441.02/2441.02	
86	ITR1	图像信号控制输出	∞/∞	
87	IGP0	普通图像效果信号输出端口 0	2458.99/2458.99	
88	VSSD5	数字地	0/0	
89	IGP1	普通图像效果信号输出端口 1	2451.02/2451.02	
90	IGPV	多种图像效果垂直信号参考输出	2456.01/2456.01	
91	IGPH	多种图像效果水平信号参考输出	2453.01/2453.01	
92	IPD7	图像数据输出端口	2406.02/2406.02	
93	IPD6	图像数据输出端口 1	2411.03/2411.03	
94	IPD5	图像数据输出端口 2	2412.04/2412.04	
95	VDDD6	数字供电电压	∞/∞	
96	VSSD6	数字地	0/0	1. 封装：采用 160 脚封装 2. 用途：TV/AV 转换，DVD 信号转换及亮色解码与 A-D 转换 3. 应用领域：应用在 LCD42B03－P、LCD40B03－P 型液晶电视及 CHD－2 机心电视上 4. 此数据在 TCL LCD40A71P 电视上测得
97	IPD4	图像数据信号输出端口 3	2408.02/2410.01	
98	IPD3	图像数据信号输出端口 4	2408.02/2410.01	
99	IPD2	图像数据信号输出端口 5	2408.02/2410.01	
100	IPD1	图像数据信号输出端口 6	2408.02/2410.01	
101	VDDD7	数字供电电压 7	0.31/0.31	
102	IPD0	图像数据信号输出端口 0	∞/∞	
103	HPD7	外接 Cb－Cr 色差信号输入端口 7	2424.01/2424.01	
104	VSSD7	数字地 7	0/0	
105	HPD6	外接 Cb－Cr 色差信号输入端口 6	2428.02/2428.02	
106	VDDD8	数字供电电压 8	∞/∞	
107	HPD5	外接 Cb－Cr 色差信号输入端口 5	2428.01/2428.01	
108	VSSD8	数字地 8	0/0	
109	HPD4	外接 Cb－Cr 色差信号输入端口 4	2423.02/2423.02	
110	HPD3	外接 Cb－Cr 色差信号输入端口 3	2423.02/2423.02	
111	HPD2	外接 Cb－Cr 色差信号输入端口 2	2423.02/2423.02	
112	HPD1	外接 Cb－Cr 色差信号输入端口 1	2423.02/2423.02	
113	HPD0	外接 Cb－Cr 色差信号输入端口 0	2423.02/2423.02	
114	VDDD9	数字供电电压 9	∞/∞	
115	DNC1	空脚	∞/∞	
116	DNC2	空脚	∞/∞	
117	DNC7	空脚	∞/∞	
118	DNC8	空脚	∞/∞	
119	DNC11	空脚	∞/∞	
120	DNC12	空脚	∞/∞	
121	DNC21	空脚	∞/∞	
122	DNC22	空脚	∞/∞	
123	DNC3	空脚	∞/∞	
124	DNC4	空脚	∞/∞	
125	DNC5	空脚	∞/∞	
126	XTR1	时钟端口控制信号输出	0/0	
127	XPD7	扩展数据端口	2424.02/2424.02	

（续）

引脚号	引脚符号	引脚功能	电阻/kΩ（R+/R−）	备注
128	XPD8	扩展数据端口	2420.01/2420.01	
129	VSSD9	数字地 9	0/0	
130	XPD5	扩展数据端口	2430.02/2430.02	
131	XPD4	扩展数据端口	2429.01/2429.01	
132	VDDD10	数据供电电压 10	∞/∞	
133	VSSD10	数字地 10	0/0	
134	XPD3	扩展数据端口	2419.99/2419.99	
135	XPD2	扩展数据端口	2419.99/2419.99	
136	VDDD11	数据供电电压 11	∞/∞	
137	VSSD11	数字地 11	0/0	
138	XPD1	扩展数据端口	2419.99/2419.99	1. 封装：采用 160 脚封装 2. 用途：TV/AV 转换，DVD 信号转换及亮色解码与 A-D 转换 3. 应用领域：应用在 LCD42B03－P、LCD40B03－P 型液晶电视及 CHD－2 机心电视上 4. 此数据在 TCL LCD40A71P 电视上测得
139	XPD0	扩展数据端口	2419.99/2419.99	
140	XRV	垂直参考输出/输入扩展端口	2419.99/2419.99	
141	XRH	水平参考输入/输出扩展端口	2422.04/2422.04	
142	VDDD12	数字供电电压 12	∞/∞	
143	XCLK	时钟信号扩展端口	2420.03/2420.03	
144	XDQ	数据合格扩展端口	2451.01/2451.01	
145	VSSD12	数字地 12	0/0	
146	XRDY	读出标记信号	333.98/333.98	
147	$\overline{\text{TRST}}$	复位信号输入	0/0	
148	TCK	时钟测试信号	2310.03/2310.03	
149	TMS	测试模式选择输入	2850.01/2850.01	
150	TDO	测试数据输出	0.51/0.51	
151	VDDD13	数字供电电压 13	∞/∞	
152	TDI	测试数据输入	2307.02/2307.02	
153	VSSD13	数字地 13	0/0	
154	VSS	字符振荡电路地	0/0	
155	XTALI	晶体振荡信号输入	2200.03/2200.03	
156	XTALO	晶体振荡信号输出	2200.03/2200.03	
157	VDD（XTAL）	字符振荡电路供电电压	∞/∞	
158	XTOUT	字符振荡信号输出	2307.01/2307.01	
159	DNC9	空脚	∞/∞	
160	DNC10	空脚	∞/∞	

（605）SAA7128AH、SAA7129AH

引脚号	引脚符号	引 脚 功 能	备　注
1	RES	保留	1. 封装：采用 QFP44 脚封装 2. 用途：数字视频编码器 3. 应用领域：适用于彩色电视机，液晶显示器，液晶电视转换器等 4. 关键参数：模拟电源电压（VDDA 引脚）为 3.15～3.3～3.45V、数字电源电压（VDDD 引脚）为 3～3.3～3.6V、模拟电源电流（IDDA 引脚）为 130～150mA、数字电源电流（IDDD 引脚）为 75～100mA 5. 引脚排列及内部框图见附图 2-483
2	SP	测试	
3	AP	测试	
4	LLC	线锁定时钟	
5	VSSD1	数字地 1	
6	VDDD1	数字电源电压 1	
7	RCV1	视频端口光栅控制 1	
8	RCV2	视频端口光栅控制 2	
9	MP7	MPEG 端口	
10	MP6	MPEG 端口	
11	MP5	MPEG 端口	
12	MP4	MPEG 端口	
13	MP3	MPEG 端口	
14	MP2	MPEG 端口	
15	MP1	MPEG 端口	
16	MP0	MPEG 端口	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
17	VDDD2	数字电源电压 2	
18	VSSD2	数字地 2	
19	RTCI	实时控制输入	
20	VDD（I^2C）	I^2C 总线电压检测输入	
21	SA	选择 I^2C 总线地址	
22	VSSA1	模拟地 1	
23	RED	红色信号模拟输出	
24	C	色度信号模拟输出	
25	VDDA1	模拟电源电压 1	
26	GREEN	绿色信号模拟输出	1. 封装：采用 QFP44 脚封装 2. 用途：数字视频编码器 3. 应用领域：适用于彩色电视机，液晶显示器，液晶电视转换器等 4. 关键参数：模拟电源电压（VDDA 引脚）为 3.15～3.3～3.45V、数字电源电压（VDDD 引脚）为 3～3.3～3.6V、模拟电源电流（IDDA 引脚）为 130～150mA、数字电源电流（IDDD 引脚）为 75～100mA 5. 引脚排列及内部框图见附图 2-483
27	VBS	VBS 信号模拟输出	
28	VDDA2	亮度 DAC 模拟电源电压 2	
29	BLUE	蓝色信号模拟	
30	CVBS	CVBS 信号模拟输出	
31	VDDA3	CVBS DAC 模拟电源电压 3	
32	VSSA2	DAC 模拟地 2	
33	VSSA3	振荡器和参考电压模拟地 3	
34	XTALO	晶体振荡器输出	
35	XTALI	晶体振荡器输入	
36	VDDA4	振荡器和参考电压模拟电源 4	
37	XCLK	晶体振荡器时钟输出	
38	VSSD3	数字地	
39	VDDD3	数字电源电压 3	
40	RESET_N	复位输入	
41	SCL	I^2C 总线串行时钟输入	
42	SDA	I^2C 总线串行数据输入/输出	
43	TTXRQ	图文请求输出	
44	TTX	图文位流输入	

（606）SAA7154E、SAA7154H

引脚号		引脚符号	引 脚 功 能	备　注
QFP	LBGA			
1	B2	IC	内部连接	1. 封装：采用 LBGA156（SAA7154E）与 QFP160（SAA7154H）封装 2. 用途：视频解码器与多梳状滤波器 3. 应用领域：个人视频录像机（PVR）、机顶盒（STB）、液晶投影仪、液晶电视、DVD 刻录机、电脑录像捕捉和编辑、平板显示器、LCD 投影、视频监视/安全、数字录像机等 4. 关键参数：模拟电源电压（VDDA1、VDDA1A、VDDA2、VDDA2A、VDDA3、VDDA3A、VDDA4、VDDA4A 等引脚）范围为−0.5～+4.2V、晶体模拟电压（VDDACXTAL 等引脚）范围为− 0.5～+2.5V、模拟电源电压（VDDA-A18、VDDA-C18 等引脚）范围为−0.5～+1.8～+2.5V、数字电源电压（VDDD2、VDDD4、VDDD7、VDDD8、VDDD10、VDDD12 等引脚）范围为−0.5～+1.8～+2.8V、数字电源电压（VDDD1、VDDD3、VDDD5、VDDD6、VDDD9、VDDD11、VDDD13 等引脚）范围为−0.5～+4.2V、环境温度范围为 0～70℃ 5. 引脚排列及内部框图见附图 2-484
2	B1	AI41	模拟输入 41	
3	C2	AGND	模拟信号地	
4	C1	VSSA4	模拟输入 AI4X 地	
5	D2	AI42	模拟输入 42	
6	D3	AI4D	ADC 通道 4 差分输入	
7	D1	AI43	模拟输入 43	
8	D4	VDDA4	模拟输入 AI4X 模拟电源（3.3V）	
9	E2	VDDA4A	模拟输入 AI4X 模拟电源（3.3V）	
10	E1	AI44	模拟输入 44	
11	E3	AI31	模拟输入 31	
12	E4	VSSA3	模拟输入 AI3X 地	
13	F2	AI32	模拟输入 32	
14	F1	AI3D	ADC 通道 3 差分输入	
15	F3	AI33	模拟输入 33	
16	F4	VDDA3	模拟输入 AI3X 模拟电源（3.3V）	
17	G2	VDDA3A	模拟输入 AI3X 模拟电源（3.3V）	
18	G1	AI34	模拟输入 34	
19	G4	AI21	模拟输入 21	
20	H3	VSSA2	模拟输入 AI2X 地	

（续）

引脚号		引脚符号	引 脚 功 能	备　注
QFP	LBGA			
21	G3	AI22	模拟输入 22	1. 封装：采用 LBGA156（SAA7154E）与 QFP160（SAA7154H）封装 2. 用途：视频解码器与多梳状滤波器 3. 应用领域：个人视频录像机（PVR）、机顶盒（STB）、液晶投影仪、液晶电视、DVD 刻录机、电脑录像捕捉和编辑、平板显示器、LCD 投影、视频监视/安全、数字录像机等 4. 关键参数：模拟电源电压（VDDA1、VDDA1A、VDDA2、VDDA2A、VDDA3、VDDA3A、VDDA4、VDDA4A 等引脚）范围为−0.5～+4.2V、晶体模拟电压（VDDACXTAL 等引脚）范围为− 0.5～+2.5V、模拟电源电压（VDDA-A18、VDDA-C18 等引脚)范围为−0.5～+1.8～+2.5V、数字电源电压（VDDD2、VDDD4、VDDD7、VDDD8、VDDD10、VDDD12 等引脚）范围为−0.5～+1.8～+2.8V、数字电源电压（VDDD1、VDDD3、VDDD5、VDDD6、VDDD9、VDDD11、VDDD13 等引脚）范围为−0.5～+4.2V、环境温度范围为 0～70℃ 5. 引脚排列及内部框图见附图 2-484
22	H1	AI2D	ADC 通道 2 差分输入	
23	H2	AI23	模拟输入 23	
24	H4	VDDA2	模拟输入 AI2X 模拟电源（3.3V）	
25	J1	VDDA2A	模拟输入 AI2X 模拟电源（3.3V）	
26	J3	AI24	模拟输入 24	
27	J2	AI11	模拟输入 11	
28	J4	VSSA1	模拟输入 AI1X 地	
29	K1	AI12	模拟输入 12	
30	K3	AI1D	ADC 通道 1 差分输入	
31	K2	AI13	模拟输入 13	
32	K4	VDDA1	模拟输入 AI1X 模拟电源（3.3V）	
33	L1	VDDA1A	模拟输入 AI1X 模拟电源（3.3V）	
34	L3	AI14	模拟输入 14	
35	L2	AGNDA	模拟信号地	
36	M1	AOUT1	模拟视频输出	
37	M3	VDDA0	模拟电源	
38	M2	VSSA0	模拟地	
39	N1	AOUT2	模拟视频输出	
40	N2	VDDA_A18	模拟电源（1.8V）	
41	P2	VDDA_C18	模拟电源（1.8V）	
42	N3	IC	内部连接	
43	P3	GPIN	通用输入	
44	N4	CE	芯片使能或复位输入	
45	M4	VDDD1	数字电源（外围单元，3.3V）	
46	P4	LLC	线锁定系统时钟输出	
47	L4	VSSD1	数字地（外围单元）	
48	N5	LLC2_54	线锁定 1/2 时钟输出	
49	P5	RES_N	复位输出	
50	M5	VDDD2	数字电源（核心，1.8V）	
51	L5	VSSD2	数字地（核心，连接到基板）	
52	N6	IC	内部连接	
53	P6	IC	内部连接	
54	M6	IC	内部连接	
55	L6	IC	内部连接	
56	N7	IC	内部连接	
57	P7	IC	内部连接	
58	L7	IC	内部连接	
59	M8	VDDD3	数字电源（外围单元，3.3V）	
60	M7	IC	内部连接	
61	P8	IC	内部连接	
62	N8	IC	内部连接	
63	L8	VSSD3	数字地（外围单元）	
64	P9	INT_A	中断标志	
65	M9	VDDD4	数字电源（核心，1.8V）	
66	N9	SCL	串行时钟输入（I^2C 总线）	
67	L9	VSSD4	数字地（核心，连接到基板）	
68	P10	SDA	串行数据输入/输出（I^2C 总线）	
69	M10	RTS0	实时状态或同步信息	

（续）

引脚号		引脚符号	引 脚 功 能	备　　注
QFP	LBGA			
70	N10	RTS1	实时状态或同步信息	1. 封装：采用 LBGA156（SAA7154E）与 QFP160（SAA7154H）封装 2. 用途：视频解码器与多梳状滤波器 3. 应用领域：个人视频录像机（PVR）、机顶盒（STB）、液晶投影仪、液晶电视、DVD 刻录机、电脑录像捕捉和编辑、平板显示器、LCD 投影、视频监视/安全、数字录像机等 4. 关键参数：模拟电源电压（VDDA1、VDDA1A、VDDA2、VDDA2A、VDDA3、VDDA3A、VDDA4、VDDA4A 等引脚）范围为−0.5～+4.2V、晶体模拟电压（VDDACXTAL 等引脚）范围为− 0.5～+2.5V、模拟电源电压（VDDA-A18、VDDA-C18 等引脚）范围为−0.5～+1.8～+2.5V、数字电源电压（VDDD2、VDDD4、VDDD7、VDDD8、VDDD10、VDDD12 等引脚）范围为−0.5～+1.8～+2.8V、数字电源电压（VDDD1、VDDD3、VDDD5、VDDD6、VDDD9、VDDD11、VDDD13 等引脚）范围为−0.5～+4.2V、环境温度范围为 0～70℃ 5. 引脚排列及内部框图见附图 2-484
71	L10	RTCO	实时控制输出	
72	P11	AMCLK	音频主时钟输出	
73	M11	VDDD5	数字电源（外围单元，3.3V）	
74	N11	ASCLK	音频输出主时钟	
75	P12	ALRCLK	音频左/右时钟输出	
76	M12	AMXCLK	音频主外部时钟输入	
77	N12	ITRDY	图像数据端口目标准备输入	
78	P13	OSD2	数字 OSD 输入	
79	N13	OSD1	数字 OSD 输入	
80	N14	NC	空脚	
81		NC	空脚	
82		NC	空脚	
83	M13	OSD_FSW	数字 OSD 端口开关控制	
84	M14	ICLK	图像端口时钟输出信号或可选异步后端时钟输入	
85	L13	IDQ	图像端口输出数据限定符	
86	L12	ITRI	图像端口输出控制信号	
87	L14	IGP0	图像端口通用输出信号	
88	L11	VSSD5	数字地（外围单元）	
89	K13	IGP1	图像端口通用输出信号	
90	K14	IGPV	图像端口多用途垂直参考输出信号	
91	K12	IGPH	图像端口多用途水平参考输出信号	
92	K11	IPD7	图像端口数据输出 MSB1	
93	J13	IPD6	图像端口数据输出位 6	
94	J14	IPD5	图像端口数据输出位 5	
95	J12	VDDD6	数字电源（外围单元，3.3V）	
96	J11	VSSD6	数字地（核心，连接到基板）	
97	H13	IPD4	图像端口数据输出位 4	
98	H14	IPD3	图像端口数据输出位 3	
99	H11	IPD2	图像端口数据输出位 2	
100	G12	IPD1	图像端口数据输出位 1	
101	H12	VDDD7	数字电源（核心，1.8V）	
102	G14	IPD0	图像端口数据输出 LSB	
103	G13	HPD7	主机端口数据输入与输出 MSB	
104	G11	VSSD7	数字地（外围单元）	
105	F14	HPD6	主机端口数据输入与输出位 6	
106	F12	VDDD8	数字电源（核心，1.8V）	
107	F13	HPD5	主机端口数据输入与输出位 5	
108	F11	VSSD8	数字地（核心）	
109	E14	HPD4	主机端口数据输入与输出位 4	
110	E12	HPD3	主机端口数据输入与输出位 3	
111	E13	HPD2	主机端口数据输入与输出位 2	
112	E11	HPD1	主机端口数据输入与输出位 1	
113	D14	HPD0	主机端口数据输入与输出位 0	
114	D12	VDDD9	数字电源（外围单元，3.3V）	
115	D13	IXD7	图像端口数据 MSB2	

（续）

引脚号		引脚符号	引脚功能	备注
QFP	LBGA			
116	C14	IXD6	图像端口数据位 6	
117	C12	IXD5	图像端口数据位 5	
118	C13	IXD4	图像端口数据位 4	
119	B14	IXD3	图像端口数据位 3	
120	B13	IXD2	图像端口数据位 2	
121		NC	空脚	
122		NC	空脚	
123	A13	IXD1	图像端口数据位 1	
124	B12	IXD0	图像端口数据位 0	
125	A12	OSD3	数字 OSD 输入	
126	B11	XTRI	X 端口输出控制信号	
127	C11	XPD7	扩展端口数据 MSB	
128	A11	XPD6	扩展端口数据位 6	
129	D11	VSSD9	数字地（外围单元）	
130	B10	XPD5	扩展端口数据位 5	1. 封装：采用 LBGA156（SAA7154E）与 QFP160（SAA7154H）封装 2. 用途：视频解码器与多梳状滤波器 3. 应用领域：个人视频录像机（PVR）、机顶盒（STB）、液晶投影仪、液晶电视、DVD 刻录机、电脑录像捕捉和编辑、平板显示器、LCD 投影、视频监视/安全、数字录像机等 4. 关键参数：模拟电源电压（VDDA1、VDDA1A、VDDA2、VDDA2A、VDDA3、VDDA3A、VDDA4、VDDA4A 等引脚）范围为 −0.5 ～ +4.2V、晶体模拟电压（VDDACXTAL 等引脚）范围为− 0.5～+2.5V、模拟电源电压（VDDA-A18、VDDA-C18 等引脚）范围为−0.5～+1.8～+2.5V、数字电源电压（VDDD2、VDDD4、VDDD7、VDDD8、VDDD10、VDDD12 等引脚）范围为−0.5～+1.8～+2.8V、数字电源电压（VDDD1、VDDD3、VDDD5、VDDD6、VDDD9、VDDD11、VDDD13 等引脚）范围为− 0.5～+4.2V、环境温度范围为 0～70℃ 5. 引脚排列及内部框图见附图 2-484
131	A10	XPD4	扩展端口数据位 4	
132	C10	VDDD10	数字电源（核心，1.8V）	
133	D10	VSSD10	数字地（核心）	
134	B9	XPD3	扩展端口数据位 3	
135	A9	XPD2	扩展端口数据位 2	
136	C9	VDDD11	数字电源（外围单元，3.3V）	
137	D9	VSSD11	数字地（外围单元）	
138	B8	XPD1	扩展端口数据位 1	
139	A8	XPD0	扩展端口数据位 0	
140	D8	XRV	垂直参考输入与输出扩展端口	
141	C7	XRH	水平参考输入与输出扩展端口	
142	C8	VDDD12	数字电源（核心，1.8V）	
143	A7	XCLK	时钟输入与输出扩展端口	
144	B7	XDQ	扩展端口或源选择数据限定符	
145	D7	VSSD12	数字地（核心，连接到基板）	
146	A6	XRDY	任务标记/准备信号缩放	
147	C6	TRST_N	测试复位输入	
148	B6	TCK	边界扫描测试时钟	
149	D6	TMS	边界扫描测试或扫描测试模式选择输入	
150	A5	TDO	边界扫描测试数据输出	
151	C5	VDDD13	数字电源（外围单元，3.3V）	
152	B5	TDI	边界扫描测试数据输入	
153	D5	VSSD13	数字地（外围单元）	
154	A4	VSSA（XTAL）	晶体模拟地	
155	B4	XTALI	晶体振荡器或连接外部振荡器输入端	
156	A3	XTALO	晶体振荡器输出	
157	B3	VDDA（XTAL）	晶体模拟电源（1.8V）	
158	A2	XTOUT	晶体振荡器输出信号	
159	C3	NC	空脚	
160	C4	NC	空脚	

（607）SC1102

引脚号	引脚符号	引 脚 功 能	备　注
1	VCC	电源	SC1102 为低最大功率/多特性/同步模式电压控制器，采用 SO-14 双列贴片 14 脚封装，工作电压为 4.2～12.6V。应用在 TCL LCD32A71 液晶电视、TCL LCD32E64 液晶电视等电视，内部框图见附图 2-485
2	PWRGD	指示正确输出电压	
3	OVP	过电压保护	
4	OCSET	设置转换过电流往返点	
5	PHASE	相位	
6	DH	高边驱动输出	
7	PGND	地	
8	DL	低边驱动输出	
9	BSTL	自举（低边驱动）	
10	BSTH	自举（高边驱动）	
11	SENSE	电压检测输入	
12	VREF	电压参考	
13	SS/$\overline{\text{SHDN}}$	软启动	
14	GND	地	

（608）SC1104

引脚号	引脚符号	引 脚 功 能	备　注
1	COMP/SS	补偿/软启动	1. 封装：采用 8 脚 SOIC 封装 2. 用途：同步电压模式 PWM 控制器 3. 应用领域：应用在 LCD40V85 液晶电视上 4. 引脚排列及内部框图见附图 2-486
2	GND	地	
3	DL	低边驱动器输出	
4	DH	高边驱动器输出	
5	BST	自举（高边驱动器）	
6	PHASE	MOSFET 相位节点连接输入	
7	VCC	电源	
8	SENSE	输出电压检测输入	

（609）SC2595STR

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	该集成电路为集成线性 DDR 终端稳压器，应用电路见附图 2-487（以应用在 LG 52LG70ED-CA 液晶电视上为例）
2	GND	地	
3	V_SENSE	反馈电压检测	
4	VREF	参考电压	
5	VDDQ	电源	
6	AVCC	电源	
7	PVCC	电源	
8	VTT	输出端	

（610）SC4215ISTRT

引脚号	引脚符号	引 脚 功 能	备　注
1	NC1	空脚	该集成电路为低压差稳压器，应用电路见附图 2-488（以应用在 LG 47LG60FR 液晶电视上为例）
2	EN	使能输入	
3	VIN	输入电压	
4	NC2	空脚	
5	NC3	空脚	
6	VO	电源输出	
7	ADJ	调节	
8	GND	地	

（611）SC424MLTRT

引脚号	引脚符号	引 脚 功 能	备　　注
1	FB	反馈输入（用于编程输出电压开关稳压器）	该集成电路为 6A 集成 FET 稳压器与 5V LDO，应用电路见附图 2-489（以应用在 LG 55LX6500-CA 液晶电视上为例）
2	V5V	偏置输入（内部模拟电路和栅极驱动器）	
3	AGND_1	地	
4	VOUT	开关输出电压检测	
5	VIN_1	输入电源电压	
6	VLDO	5V LDO 输出	
7	BST	升压（连接一电容）	
8	VIN_2	输入电源电压	
9	VIN_3	输入电源电压	
10	VIN_4	输入电源电压	
11	VIN_5	输入电源电压	
12	LXBST	LX 升压（连接一电容）	
13	PGND_1	地	
14	PGND_2	地	
15	LX_1	开关（相位）节点	
16	PGND_3	地	
17	PGDN_4	地	
18	PGDN_5	地	
19	PGDN_6	地	
20	LX_2	开关（相位）节点	
21	LX_3	开关（相位）节点	
22	PGOOD	开漏电源标准指示器	
23	ILIM	电流限制检测	
24	LXS	LX 检测（连接一电阻）	
25	EN/PSV	使能/省电输入（开关稳压器）	
26	AGND_2	地	
27	TON	时间编程输入	
28	ENL	使能输入	

（612）SC4519STRT

引脚号	引脚符号	引 脚 功 能	备　　注
1	BST	自举电压（提供给电源内部 NPN 开关）	该集成电路为降压式开关电源电路，采用双列 8 脚贴片（SOIC-8L-EDP）封装，工作电压为 24V，驱动电流为 3A，工作频率为 600kHz，应用电路见附图 2-490（以应用在 LG 52LG70ED-CA 液晶电视上为例）
2	IN	输入端（提供所需的所有电源控制和电源电路）	
3	SW	内部开关的发射极	
4	GND	地	
5	EN	芯片使能输入	
6	FB	可调输出控制器反馈输入	
7	COMP	内部误差放大器输入与输出	
8	SYNC	同步控制	

（613）SC4524BSETRT

引脚号	引脚符号	引 脚 功 能	备　　注
1	SW	内部 NPN 功率晶体管的发射极	该集成电路为 16V/2A 降压开关稳压器，采用 8 脚 SOIC 封装，应用在液晶和等离子电视、机顶盒等领域。内部框图及典型应用电路见附图 2-491、实际应用电路见附图 2-492（以应用在海尔 L32N01 液晶电视上为例）
2	IN	电源输入	
3	ROSC	连接电阻（设置振荡器的频率）	
4	GND	地	
5	SS/EN	软启动/稳压器使能	
6	COMP	内部误差放大器输出	
7	FB	误差放大器反相输入	
8	BST	功率晶体管驱动电源	

（614）SC7314S

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD	电源	SC7314 是一块具有音量、音调（低音、高音）、平衡度（左、右）和响度（前、后）控制的音频处理电路，应用在 TCL L19N6 液晶电视上。内部框图见附图 2-493
2	GND	地	
3	TREBLE L	高音控制网络	
4	TREBLE R	高音控制网络	
5	IN R	输入端（右）	
6	OUT R	输出端（右）	
7	LOUD R	高音（右）	
8	R1	右声道输入	
9	R2	右声道输入	
10	R3	右声道输入	
11	R4	右声道输入	
12	LOUD L	高音（左）	
13	L4	左声道输入	
14	L3	左声道输入	
15	L2	左声道输入	
16	L1	左声道输入	
17	IN L	输入端（左）	
18	OUT L	输出端（左）	
19	BIN L	低音输入（左）	
20	BOUT L	低音输出（左）	
21	BIN R	低音输入（右）	
22	BOUT R	低音输出（右）	
23	OUT R	输出端（右）	
24	OUT L	输出端（左）	
25	DGND	地	
26	SDA	串行总线数据	
27	SCL	串行总线时钟	
28	CREF	电容（用来对参考电压进行滤波）	

（615）SDA5550M-QB-T

引脚号	引脚符号	引 脚 功 能	备　注
1	D1	外部存储器数据总线	该集成电路为 B 图文电视信号处理器，此芯片基于 80C51 内核的单片 8bit 微控器，无内部的 ROM（ROMless Version），需要外挂 ROM，采用 PMQFP100-2 塑料封装，内部具有多路 PWM 输出，A-D 转换口，以及 On-Screen-Display 功能。应用电路见附图 2-494（以应用在索尼 KDL-S40A12U 液晶电视上为例）
2	D4	外部存储器数据总线	
3	D2	外部存储器数据总线	
4	D3	外部存储器数据总线	
5	XROW	外挂 ROM 控制脚，强制接地	
6	VDD2.5	电源（2.5V）	
7	VSS	地	
8	VDD3.3	电源（3.3V）	
9	P0.0	8 位输入与输出端口	
10	P0.1	8 位双向输入与输出端口	
11	P0.2	8 位双向输入与输出端口	
12	P0.3	8 位双向输入与输出端口	
13	P0.4	8 位双向输入与输出端口	
14	P0.5	8 位双向输入与输出端口	
15	P0.6	8 位双向输入与输出端口	
16	P0.7	8 位双向输入与输出端口	
17	ENE	使用仿真器控制脚，强制接高电平	
18	STOP	停止信号	
19	OCF	输出比较匹配中断标志	
20	EXTIF	强制接地	
21	CVBS	电视信号输入，用于解调图文	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
22	VDDA2.5	电源（2.5V）	
23	VSSA	地	
24	P2.0	数字或模拟输入	
25	P2.1	数字或模拟输入	
26	P2.2	数字或模拟输入	
27	P2.3	数字或模拟输入	
28	NC	空脚	
29	HS/SSC	行同步输入/沙堡同步输入	
30	VS	场同步输入	
31	P3.0	8 位双向输入与输出端口	
32	P3.1	8 位双向输入与输出端口	
33	P3.2	8 位双向输入与输出端口	
34	P3.3	8 位双向输入与输出端口	
35	P3.4	8 位双向输入与输出端口	
36	P3.5	8 位双向输入与输出端口	
37	P3.6	8 位双向输入与输出端口	
38	P3.7	8 位双向输入与输出端口	
39	VSS	地	
40	VDD3.3	电源（3.3V）	
41	P1.0	8 位双向输入与输出端口	
42	P1.1	8 位双向输入与输出端口	
43	P1.2	8 位双向输入与输出端口	
44	P1.3	8 位双向输入与输出端口	
45	P1.4	8 位双向输入与输出端口	
46	P1.5	8 位双向输入与输出端口	
47	P1.6	8 位双向输入与输出端口	
48	P4.2	双向输入与输出端	
49	P4.3	双向输入与输出端口	
50	RST	复位（低电平有效）	
51	NC	空脚	
52	XTAL2	反相振荡器放大输出	
53	XTAL1	反相振荡器放大输入	
54	NC	空脚	
55	VSSA	地	
56	VDDA2.5	电源（2.5V）	
57	R	红色信号输出	
58	G	绿色信号输出	
59	B	蓝色信号输出	
60	BLANK/COR	消隐输出/降低对比度输出	
61	NC	空脚	
62	P1.7	8 位双向输入与输出端口	
63	NC	空脚	
64	WR	外挂 FLASH 的写控制	
65	RD	外挂 FLASH 的读控制	
66	NC	空脚	
67	A19	外部存储器地址总线	
68	A18	外部存储器地址总线	
69	A17	外部存储器地址总线	
70	A16	外部存储器地址总线	
71	A15	外部存储器地址总线	
72	FL_PGM	编程信号	
73	VDD2.5	电源（2.5V）	

该集成电路为 B 图文电视信号处理器，此芯片基于 80C51 内核的单片 8bit 微控器，无内部的 ROM（ROMless Version），需要外挂 ROM，采用 PMQFP100-2 塑料封装，内部具有多路 PWM 输出，A-D 转换口，以及 On-Screen-Display 功能。应用电路见附图 2-494（以应用在索尼 KDL-S40A12U 液晶电视上为例）

（续）

引脚号	引脚符号	引 脚 功 能	备　注
74	VSS	地	该集成电路为 B 图文电视信号处理器，此芯片基于 80C51 内核的单片 8bit 微控器，无内部的 ROM（ROMless Version），需要外挂 ROM，采用 PMQFP100-2 塑料封装，内部具有多路 PWM 输出，A-D 转换口，以及 On-Screen-Display 功能。应用电路见附图 2-494（以应用在索尼 KDL-S40A12U 液晶电视上为例）
75	VDD3.3	电源（3.3V）	
76	A14	外部存储器地址总线	
77	A12	外部存储器地址总线	
78	A13	外部存储器地址总线	
79	A7	外部存储器地址总线	
80	FL_RST	复位信号	
81	A8	外部存储器地址总线	
82	A6	外部存储器地址总线	
83	A9	外部存储器地址总线	
84	A5	外部存储器地址总线	
85	A11	外部存储器地址总线	
86	A4	外部存储器地址总线	
87	ALE	地址锁存允许	
88	PSEN	程序存取器选择端	
89	A3	外部存储器地址总线	
90	A10	外部存储器地址总线	
91	VSS	地	
92	VDD3.3	电源（3.3V）	
93	A2	外部存储器地址总线	
94	A1	外部存储器地址总线	
95	FL_CE	芯片使能	
96	D7	外部存储器数据总线	
97	A0	外部存储器地址总线	
98	D6	外部存储器数据总线	
99	D0	外部存储器数据总线	
100	D5	外部存储器数据总线	

（616）SDA6000

引脚号	引脚符号	引 脚 功 能	备　注
1	TCK	JTAG 测试时钟端口	1. 封装：P-MQFP-128 脚封装 2. 用途：嵌入式 16 位控制器 3. 应用领域：液晶电视，如用在松下 TC-32LX500D 液晶电视上 4. 主要参数：工作电压为 2.5~3.3V，可编程像素时钟（10~50MHz）
2	TMS	JTAG 测试模式	
3	TDI	JTAG 测试数据输入	
4	TDO	JTAG 测试数据输出	
5	P2.8	通用输出与输入端口	
6	P2.9	通用输出与输入端口	
7	P2.10	通用输出与输入端口	
8	P2.11	通用输出与输入端口	
9	P2.12	通用输出与输入端口	
10	P2.13	通用输出与输入端口	
11	P2.14	通用输出与输入端口	
12	P2.15	通用输出与输入端口	
13	VSS33-1	地	
14	VDD33-1	电源	
15	P4.5/ $\overline{CS3}$	通用输出与输入端口/外部静态存储器	
16	P4.4/A20	通用输出与输入端口/地址信号	
17	P4.3/A19	通用输出与输入端口/地址信号	
18	P4.2/A18	通用输出与输入端口/地址信号	
19	P4.1/A17	通用输出与输入端口/地址信号	
20	VSS25-1	地	
21	VDD25-1	电源	
22	P4.0/A16	通用输出与输入端口/地址信号	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
23	A8	地址信号	
24	A7	地址信号	
25	A9	地址信号	
26	A6	地址信号	
27	A5	地址信号	
28	A10	地址信号	
29	A11	地址信号	
30	A12	地址信号	
31	VSS33-2	地	
32	VDD33-2	电源	
33	A4	地址信号	
34	A3	地址信号	
35	A2	地址信号	
36	A1	地址信号	
37	A0	地址信号	
38	A13	地址信号	
39	A14/$\overline{\text{RAS}}$	地址信号/行地址选通	
40	A15/$\overline{\text{CAS}}$	地址信号/列地址脉冲选通	
41	VSS33-3	地	
42	VDD33-3	电源	
43	MEMCLK	随机存取存储器时钟	
44	$\overline{\text{CSSDRAM}}$	芯片选择信号	
45	CLKEN	存储器时钟使能	1. 封装：P-MQFP-128 脚封装 2. 用途：嵌入式 16 位控制器 3. 应用领域：液晶电视，如用在松下 TC-32LX500D 液晶电视上 4. 主要参数：工作电压为 2.5~3.3V，可编程像素时钟（10~50MHz）
46	$\overline{\text{CSROM}}$	芯片选择信号	
47	$\overline{\text{RD}}$	外部存储器	
48	UDQM	数据输入/输出（高字节不可写）	
49	LDQM	数据输入/输出掩膜（低字节）	
50	$\overline{\text{WR}}$	存储器写选通	
51	D15	数据信号	
52	VSS33-4	地	
53	VDD33-4	电源	
54	D7	地址信号	
55	D0	地址信号	
56	D14	地址信号	
57	D8	地址信号	
58	D6	地址信号	
59	D1	地址信号	
60	VSS33-5	地	
61	VDD33-5	电源	
62	D13	地址信号	
63	D9	地址信号	
64	D5	地址信号	
65	D2	地址信号	
66	D12	地址信号	
67	D10	地址信号	
68	VSS33-6	地	
69	VDD33-6	电源	
70	D4	地址信号	
71	D3	地址信号	
72	D11	地址信号	
73	$\overline{\text{RSTIN}}$	复位输入	
74	P3.0	通用输出与输入端口	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
75	P3.1	通用输出与输入端口	
76	P3.2	通用输出与输入端口	
77	P3.3	通用输出与输入端口	
78	P3.4	通用输出与输入端口	
79	P3.5	通用输出与输入端口	
80	P3.6	通用输出与输入端口	
81	P3.7	通用输出与输入端口	
82	P3.8	通用输出与输入端口	
83	P3.9	通用输出与输入端口	
84	VSS33-7	地	
85	VDD33-7	电源	
86	VSS25-2	地	
87	VDD25-2	电源	
88	P3.10	通用输出与输入端口	
89	P3.11	通用输出与输入端口	
90	P3.12	通用输出与输入端口	
91	P3.13	通用输出与输入端口	
92	P3.15	通用输出与输入端口	
93	P5.14	通用输出与输入端口	
94	P5.15	通用输出与输入端口	
95	P6.0	通用输出与输入端口	
96	P6.1	通用输出与输入端口	
97	P6.2	通用输出与输入端口	
98	P6.3	通用输出与输入端口	1. 封装：P-MQFP-128 脚封装 2. 用途：嵌入式 16 位控制器 3. 应用领域：液晶电视机，如用在松下 TC-32LX500D 液晶电视上 4. 主要参数：工作电压为 2.5~3.3V，可编程像素时钟（10~50MHz）
99	P6.4	通用输出与输入端口	
100	P6.5	通用输出与输入端口	
101	P6.6	通用输出与输入端口	
102	VSYNC	行同步信号输出与输入	
103	HSYNC	场同步信号输出与输入	
104	COR/$\overline{\text{RSTOUT}}$	对比度减少输出/复位输出	
105	BLANK/CORBLA	快速消隐信号/字符消隐信号	
106	VDD33-8	电源	
107	VSS33-8	地	
108	XTAL1	振荡器输入	
109	XTAL2	振荡器输出	
110	VSSA-1	地	
111	VDDA-1	电源	
112	R	模拟红色通道输出	
113	G	模拟绿色通道输出	
114	B	模拟蓝色通道输出	
115	VSSA-2	地	
116	VDDA-2	电源	
117	CVBS2	CVBS 信号输入	
118	VSSA-3	地	
119	VDDA-3	电源	
120	CVBS1B	CVBS 信号输入	
121	CVBC1A	CVBS 信号输入	
122	VSSA-4	地	
123	VDDA-4	电源	
124	P5.0	通用输出与输入端口	
125	P5.1	通用输出与输入端口	
126	P5.2	通用输出与输入端口	
127	P5.3	通用输出与输入端口	
128	TMODE	测试模式	

（617）SG5859A

引脚号	引脚符号	引 脚 功 能	备　　注
1	GATE	MOS 管驱动输出	该集成电路为开关电源模块，采用 8 脚 DIP 封装，应用在海信 MST721DU 机心（如 TLM19V68、TLM26P69D、TLM26V68 等机型）电源板 INVERTER 部分。内部框图见附图 2-495
2	VDD	电源	
3	NC	空脚	
4	SENSE	电流检测	
5	RI	连接电阻（与地之间的电阻决定芯片工作频率）	
6	NC	空脚	
7	FB	反馈	
8	GND	地	

（618）SG6518

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	1. 封装：采用 16 脚 DIP 与 SOP 封装 2. 用途：开关电源 3. 应用领域：应用在液晶电视、液晶显示器等液晶产品电源上 4. 关键参数：VDD 引脚电压为 4～15V 5. 内部框图见附图 2-496
2	FPO	故障保护输出	
3	PSON	远程开/关逻辑输入	
4	VSV1	V1 电压检测输入	
5	ADJ－V1	V1 过电压控制检测输入	
6	RI	参考设置	
7	ADJ－V2	V2 过电压控制检测输入	
8	VSV2	V2 电压检测输入	
9	ISV2	V2 过电流保护检测输入	
10	ISV1	VSV1 过电流保护检测输入	
11	ISV12	12V 过电流保护输入	
12	VS12	12V 过电压控制检测输入	
13	IS5	5V 过电流保护检测输入	
14	VS5	5V 过电压控制检测输入	
15	VDD	电源	
16	OTP	过热保护	

（619）SG6905

引脚号	引脚符号	引 脚 功 能	备　　注
1	VRMS	线路电压检测	1. 封装：采用 20 脚 SOP 封装 2. 用途：绿色模式 PFC（功率因数校正）/反激式， PWM 控制器 3. 应用领域：液晶电视、高功率适配器 4. 关键参数：工作温度范围为 −40～105℃、VDD 引脚最大电压为 25V、最大功耗 P_D 为 800mW、最大输入交流电流 I_{AC} 为 2mA 5. 内部框图见附图 2-497
2	RI	参考设置	
3	OTP	过温保护	
4	IEA	PFC 电流放大器输出	
5	IPFC	PFC 电流放大器反相输入	
6	IMP	PFC 电流放大器非反相输入	
7	ISENSE	PFC 峰值电流限制设置	
8	FBPWM	PWM 反馈输入	
9	IPWM	PWM 电流检测	
10	AGND	地	
11	SS	PWM 软启动	
12	OPWM	PWM 门驱动	
13	GND	地	
14	OPFC	PFC 门驱动	
15	VDD	电源	
16	RDY	准备信号输出	
17	PFC_ON	远程开/关	
18	FBPFC	PFC 电压反馈输入	
19	VEA	PFC 误差放大器输出电压反馈环路	
20	IAC	交流电流输入	

（620）SG6961

引脚号	引脚符号	引 脚 功 能	备　　注
1	INV	取样电压输入	该集成电路为功率因数校正控制电路，应用电路见附图 2-498（以应用在飞利浦 32PFL3403 电视上为例）
2	COMP	放大器补偿，外接滤波电路	
3	MOT	乘法器输入，用于过电流控制	
4	CS	过电流检测输入	
5	ZCD	零电流检测输入	
6	GND	地	
7	OUT	脉冲宽度调制输出	
8	VCC	电源	

（621）SiI164

引脚号	引脚符号	引 脚 功 能	备　　注
1	VCC	电源	1. 封装：采用 64 脚 TQFP 封装 2. 用途：SiI164 主要用于 DVI 接口的控制 3. 应用领域：应用在 LCD－4400 液晶背投影电视上 4. 关键参数：VCC 引脚电压为 3～3.3～3.6V 5. 内部框图见附图 2-499
2	DE	输入数据使能	
3	VREF	参考电压输入	
4	HSYNC	行同步输入控制信号	
5	VSYNC	场同步输入控制信号	
6	CTL3/A3/DK3	通用输入/I^2C 总线设备地址/去歪斜设置选择输入	
7	CTL2/A2/DK2	通用输入/I^2C 总线设备地址/去歪斜设置选择输入	
8	CTL1/A1/DK1	通用输入/I^2C 总线设备地址/去歪斜设置选择输入	
9	EDGE/HTPLG	边缘选择/热插拔输入	
10	PD	上电	
11	MSEN	监视器检测	
12	VCC	电源	
13	ISEL/RST	I^2C 选择/复位	
14	DSEL/SDA	双边缘时钟选择/I^2C 数据	
15	BSEL/SCL	输入总线选择/ I^2C 时钟	
16	GND	地	
17	PGND	电源地	
18	PVCC1	电源	
19	EXT_SWING	电压振幅调整	
20	AGND	模拟地	
21	TXC−	TMDS 低压差分信号输入时钟	
22	TXC+	TMDS 低压差分信号输入时钟	
23	AVCC	模拟电源	
24	TX0−	TMDS 低压差分信号输入数据	
25	TX0+	TMDS 低压差分信号输入数据	
26	AGND	模拟地	
27	TX1−	TMDS 低压差分信号输入数据	
28	TX1+	TMDS 低压差分信号输入数据	
29	AVCC	模拟电源	
30	TX2−	TMDS 低压差分信号输入数据	
31	TX2+	TMDS 低压差分信号输入数据	
32	AGND	模拟地	
33	VCC	电源	
34	RESERVED	保留	
35	DKEN	去歪斜使能	
36	D23	24 位像素总线顶部	
37	D22	24 位像素总线顶部	
38	D21	24 位像素总线顶部	
39	D20	24 位像素总线顶部	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
40	D19	24 位像素总线顶部	
41	D18	24 位像素总线顶部	
42	D17	24 位像素总线顶部	
43	D16	24 位像素总线顶部	
44	D15	24 位像素总线顶部	
45	D14	24 位像素总线顶部	
46	D13	24 位像素总线顶部	
47	D12	24 位像素总线顶部	
48	GND	地	1. 封装：采用 64 脚 TQFP 封装 2. 用途：SiI164 主要用于 DVI 接口的控制 3. 应用领域：应用在 LCD－4400 液晶背投影电视上 4. 关键参数：VCC 引脚电压为 3～3.3～3.6V 5. 内部框图见附图 2-499
49	PVCC2	电源	
50	D11	24 位像素总线下半部	
51	D10	24 位像素总线下半部	
52	D9	24 位像素总线下半部	
53	D8	24 位像素总线下半部	
54	D7	24 位像素总线下半部	
55	D6	24 位像素总线下半部	
56	IDCK−	输入数据时钟+	
57	IDCK+	输入数据时钟−	
58	D5	24 位像素总线下半部	
59	D4	24 位像素总线下半部	
60	D3	24 位像素总线下半部	
61	D2	24 位像素总线下半部	
62	D1	24 位像素总线下半部	
63	D0	24 位像素总线下半部	
64	GND	地	

（622）SiI169

引脚号	引脚符号	引 脚 功 能	备　注
1	RESET	复位信号	
2	PD	电源模式选择输入	
3	SDA	DDC 总线数据	
4	PIXS	像素输出格式选择	
5	GND	地	
6	VCC	电源	
7	STAG_OUT	数据输出格式选择	
8	SCDT	同步检测输出	
9	PDO	电源模式选择输入	1. 封装：采用 100 脚 TQFP 封装 2. 用途：DVI 接口电路 3. 应用领域：数字电视、等离子显示器、液晶电视、液晶显示器、投影仪
10	QE0	24 位偶数据输出	
11	QE1	24 位偶数据输出	
12	QE2	24 位偶数据输出	
13	QE3	24 位偶数据输出	
14	QE4	24 位偶数据输出	
15	QE5	24 位偶数据输出	
16	QE6	24 位偶数据输出	
17	QE7	24 位偶数据输出	
18	OVCC	电源	
19	OGND	地	
20	QE8	24 位偶数据输出	
21	QE9	24 位偶数据输出	
22	QE10	24 位偶数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
23	QE11	24 位偶数据输出	
24	QE12	24 位偶数据输出	
25	QE13	24 位偶数据输出	
26	QE14	24 位偶数据输出	
27	QE15	24 位偶数据输出	
28	OGND	地	
29	OVCC	电源	
30	QE16	24 位偶数据输出	
31	QE17	24 位偶数据输出	
32	QE18	24 位偶数据输出	
33	QE19	24 位偶数据输出	
34	QE20	24 位偶数据输出	
35	QE21	24 位偶数据输出	
36	QE22	24 位偶数据输出	
37	QE23	24 位偶数据输出	
38	VCC	电源	
39	GND	地	
40	HS_DJTR	行同步去抖动选择	
41	OCK_INV	输出数据时钟极性控制	
42	CTL3	控制 3 输出	
43	OVCC	电源	
44	ODCK	数据时钟输出	
45	OGND	地	1. 封装：采用 100 脚 TQFP 封装 2. 用途：DVI 接口电路 3. 应用领域：数字电视、等离子显示器、液晶电视、液晶显示器、投影仪
46	DE	数据请求输出	
47	VSYNC	场同步输出	
48	HSYNC	行同步输出	
49	QO0	24 位奇数据输出	
50	QO1	24 位奇数据输出	
51	QO2	24 位奇数据输出	
52	QO3	24 位奇数据输出	
53	QO4	24 位奇数据输出	
54	QO5	24 位奇数据输出	
55	QO6	24 位奇数据输出	
56	QO7	24 位奇数据输出	
57	OVCC	电源	
58	OGND	地	
59	QO8	24 位奇数据输出	
60	QO9	24 位奇数据输出	
61	QO10	24 位奇数据输出	
62	QO11	24 位奇数据输出	
63	QO12	24 位奇数据输出	
64	QO13	24 位奇数据输出	
65	QO14	24 位奇数据输出	
66	QO15	24 位奇数据输出	
67	VCC	电源	
68	GND	地	
69	QO16	24 位奇数据输出	
70	QO17	24 位奇数据输出	
71	QO18	24 位奇数据输出	
72	QO19	24 位奇数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
73	QO20	24 位奇数据输出	
74	QO21	24 位奇数据输出	
75	QO22	24 位奇数据输出	
76	OGND	地	
77	QO23	24 位奇数据输出	
78	OVCC	电源	
79	AGND	地	
80	RX2+	数据接收	
81	RX2−	数据接收	
82	AVCC	电源	
83	AGND	地	
84	AVCC	电源	1. 封装：采用 100 脚 TQFP 封装 2. 用途：DVI 接口电路 3. 应用领域：数字电视、等离子显示器、液晶电视、液晶显示器、投影仪
85	RX1+	数据接收	
86	RX1−	数据接收	
87	AGND	地	
88	AVCC	电源	
89	AGND	地	
90	RX0+	数据接收	
91	RX0−	数据接收	
92	AGND	地	
93	RXC+	时钟接收	
94	RXC−	时钟接收	
95	AVCC	电源	
96	EXT_RST	匹配电阻连接	
97	PVCC	电源	
98	PGND	地	
99	RESERVED	保留	
100	SCL	DDC 总线时钟	

（623）SiL9021

引脚号	引脚符号	引 脚 功 能	备　注
1	DE	输出使能	
2	HSYNC	行同步信号	
3	VSYNC	场同步信号	
4	IOGND	地（输入/输出）	
5	IOVCC	电源（输入/输出）	
6	DACOVCC	电源（D-A 转换输出）	
7	DACAVCC	电源（D-A 转换模拟）	
8	DACAGND	地（D-A 转换模拟）	
9	VREF	参考电压	1. 封装：采用 144 脚封装 2. 用途：数字音频和视频处理器 3. 应用领域：TCL LCD40A71P、夏普 LC-32BV6E 等液晶电视上
10	RSET	外接电阻器	
11	COMP	放大补偿	
12	DACGNDR	地（D-A 转换红信号）	
13	DACVCCR	电源（D-A 转换红信号）	
14	AnRPr	模拟视频 R/Pr 信号输出	
15	DACGNDG	地（D-A 转换绿信号）	
16	DACVCCG	电源（D-A 转换绿信号）	
17	AnGY	模拟视频 G/Y 信号输出	
18	DACGNDB	地（D-A 转换蓝信号）	
19	DACVCCB	电源（D-A 转换蓝信号）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
20	AnBPb	模拟视频 B/Pb 信号输出	
21	DACDGND	地（D-A 数字）	
22	DACDVCC18	电源（D-A 数字）	
23	CVCC18	电源（数字逻辑）	
24	CGND	地（数字逻辑）	
25	IOGND	地（输入/输出）	
26	IOVCC	电源（输入/输出）	
27	CSDA	设置 I^2C 数据线	
28	CSCL	设置 I^2C 时钟线	
29	DSDA1	端口 1 DDCI^2C 数据线	
30	DSCL1	端口 1 DDCI^2C 时钟线	
31	DSDA0	端口 0 DDCI^2C 数据线	
32	DSCL0	端口 0 DDCI^2C 时钟线	
33	R1PWR5V	端口 1 传输检测	
34	R0PWR5V	端口 0 传输检测	
35	DVCC18	电源（数字）	
36	DGND	地（数字）	
37	PVCC0	电源（TMDS 端口 0 锁相环）	
38	AVCC	TMDS 模拟电压	
39	R0XC−	TMDS 输入信号时钟	
40	R0XC+	TMDS 输入信号时钟	
41	AGND	地（TMDS 模拟）	
42	AVCC	电源（TMDS 模拟）	
43	R0X0−	TMDS 输入信号数据	1. 封装：采用 144 脚封装 2. 用途：数字音频和视频处理器 3. 应用领域：TCL LCD40A71P、夏普 LC-32BV6E 等液晶电视上
44	R0X0+	TMDS 输入信号数据	
45	AGND	地（TMDS 模拟）	
46	AVCC	电源（TMDS 模拟）	
47	R0X1−	TMDS 输入信号数据	
48	R0X1+	TMDS 输入信号数据	
49	AGND	地（TMDS 模拟）	
50	AVCC	电源（TMDS 模拟）	
51	R0X2−	TMDS 输入信号数据	
52	R0X2+	TMDS 输入信号数据	
53	AGND	地（TMDS 模拟）	
54	TMDSPGND	地（TMDS 端口锁相环）	
55	PVCC1	电源	
56	RSVD_A	保留	
57	AVCC	电源（TMDS 模拟）	
58	R1XC−	TMDS 输入信号时钟	
59	R1XC+	TMDS 输入信号时钟	
60	AGND	地（TMDS 模拟）	
61	AVCC	电源（TMDS 模拟）	
62	R1X0−	TMDS 输入信号数据	
63	R1X0+	TMDS 输入信号数据	
64	AGND	地（TMDS 模拟）	
65	AVCC	电源（TMDS 模拟）	
66	R1X1−	TMDS 输入信号数据	
67	R1X1+	TMDS 输入信号数据	
68	AGND	地（TMDS 模拟）	
69	AVCC	电源（TMDS 模拟）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
70	R1X2−	TMDS 输入信号数据	
71	R1X2+	TMDS 输入信号数据	
72	AGND	地（TMDS 模拟）	
73	DGND	地（数字）	
74	DVCC18	电源（数字）	
75	IOGND	地（输入/输出）	
76	IOVCC	电源（输入/输出）	
77	MUTEOUT	静音控制输出	
78	SPDIF	S/PDIF 音频输出	
79	CVCC18	电源（数字逻辑）	
80	CGND	地（数字逻辑）	
81	RSVD	保留	
82	RSVD	保留	
83	RSVD	保留	
84	SD0	I^2S 串行数据	
85	WS	I^2S 输出字选择	
86	SCK	I^2S 串行时钟输出	
87	MULKIN	音频主时钟输入参考	
88	MCLKOUT	音频主时钟输出	
89	IOVCC	电源（输入与输出）	
90	IOGND	地（输入与输出）	
91	CGND	地（数字逻辑）	
92	CVCC18	电源（数字逻辑）	
93	NC	空脚	1. 封装：采用 144 脚封装 2. 用途：数字音频和视频处理器 3. 应用领域：TCL LCD40A71P、夏普 LC-32BV6E 等液晶电视上
94	AUDPVCC18	电源（ACR 锁相环）	
95	AUDPGND	地（ACR 锁相环）	
96	XTALOUT	晶振时钟输出	
97	XTALIN	晶振时钟输入	
98	XTALVCC	电源（ACR 锁相环晶振输入）	
99	REGVCC	电源（ACR 锁相环校准）	
100	NC	空脚	
101	RSVDL	保留	
102	RESET	复位信号	
103	SCDT	HDMI 连接视频信号输入端口标识	
104	INT	中断输出	
105	CVCC18	电源（数字逻辑）	
106	CGND	地（数字逻辑）	
107	CLK48B	时钟信号	
108	IOGND	地（输入/输出）	
109	IOVCC	电源（输入/输出）	
110	Q23	数据输出	
111	Q22	数据输出	
112	Q21	数据输出	
113	Q20	数据输出	
114	CVCC18	电源（数字逻辑）	
115	CGND	地（数字）	
116	Q19	数据输出	
117	Q18	数据输出	
118	Q17	数据输出	
119	Q16	数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
120	IOGND	地（输入/输出）	1. 封装：采用 144 脚封装 2. 用途：数字音频和视频处理器 3. 应用领域：TCL LCD40A71P、夏普 LC-32BV6E 等液晶电视上
121	ODCK	输出数据时钟信号	
122	IOVCC	电源（输入/输出）	
123	Q15	数据输出	
124	Q14	数据输出	
125	Q13	数据输出	
126	Q12	数据输出	
127	CGND	地（数字逻辑）	
128	CVCC18	电源（数字逻辑）	
129	Q11	数据输出	
130	Q10	数据输出	
131	Q9	数据输出	
132	Q8	数据输出	
133	Q7	数据输出	
134	IOVCC	电源（输入与输出）	
135	IOGND	地（输入与输出）	
136	Q6	数据输出	
137	Q5	数据输出	
138	CGND	地（数字逻辑）	
139	CVCC18	电源（数字逻辑）	
140	Q4	数据输出	
141	Q3	数据输出	
142	Q2	数据输出	
143	Q1	数据输出	
144	Q0	数据输出	

（624）SiL9023

引脚号	引脚符号	引 脚 功 能	备　　注
1	DE	输出使能	该集成电路为 HDMI 接口密钥数据接收器，主要功能（HDMI 信号 2 选 1）是解码芯片。应用在 TCL （如 MC77 机心）、松下（如 TC-32LE7D）、索尼（KDL-40V2500）等液晶电视上。内部框图见附图 2-500，应用电路见附图 2-501（以应用在索尼 KDL-40V2500 液晶电视上为例）
2	HSYNC	行同步信号	
3	VSYNC	场同步信号	
4	IOGND	地（输入/输出）	
5	IOVCC	电源（输入/输出）	
6	DACOVCC	电源（D-A 输出）	
7	DACAVCC	电源（D-A 模拟）	
8	DACAGND	地（D-A 模拟）	
9	VREF	参考电压	
10	RSET	外接电阻器	
11	COMP	放大补偿	
12	DACGNDR	地（D-A 转换红信号）	
13	DACVCCR	电源（D-A 转换红信号）	
14	ANRPR	模拟视频 R/Pr 信号输出	
15	DACGNDG	地（D-A 转换绿信号）	
16	DACVCCG	电源（D-A 转换绿信号）	
17	ANGY	模拟视频 G/Y 信号输出	
18	DACGNDB	地（D-A 转换蓝信号）	
19	DACVCCB	电源（D-A 转换蓝信号）	
20	ANBPB	模拟视频 B/Pb 信号输出	
21	DACDGND	地（D-A 数字）	
22	DACDVCC18	电源（D-A 数字）	
23	CVCC18	电源（数字逻辑）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
24	CGND	地（数字逻辑）	
25	IOGND1	地（输入/输出）	
26	IOVCC1	电源（输入/输出）	
27	CSDA	设置 I^2C 数据线	
28	CSCL	设置 I^2C 时钟线	
29	DSDA1	端口 1 DDCI^2C 数据线	
30	DSCL1	端口 1 DDCI^2C 时钟线	
31	DSDA0	端口 0 DDCI^2C 数据线	
32	DSCL0	端口 0 DDCI^2C 时钟线	
33	R1PWR5V	端口 1 传输检测	
34	R0PWR5V	端口 0 传输检测	
35	DVCC18	电源（数字）	
36	DGND	地（数字）	
37	PVCC0	电源（TMDS 端口 0 锁相环）	
38	AVCC	TMDS 模拟电压	
39	R0XC−	TMDS 输入信号时钟	
40	R0XC+	TMDS 输入信号时钟	
41	AGND	地（TMDS 模拟）	
42	AVCC1	电源（TMDS 模拟）	
43	R0X0−	TMDS 输入信号数据	
44	R0X0+	TMDS 输入信号数据	
45	AGND1	地（TMDS 模拟）	
46	AVCC2	电源（TMDS 模拟）	该集成电路为 HDMI 接口密钥数据接收器，主要功能（HDMI 信号 2 选 1）是解码芯片。应用在 TCL （如 MC77 机心）、松下（如 TC-32LE7D）、索尼（KDL-40V2500）等液晶电视上。内部框图见附图 2-500，应用电路见附图 2-501（以应用在索尼 KDL-40V2500 液晶电视上为例）
47	R0X1−	TMDS 输入信号数据	
48	R0X1+	TMDS 输入信号数据	
49	AGND2	地（TMDS 模拟）	
50	AVCC3	电源（TMDS 模拟）	
51	R0X2−	TMDS 输入信号数据	
52	R0X2+	TMDS 输入信号数据	
53	AGND3	地（TMDS 模拟）	
54	TMDSPGND	地（TMDS 端口锁相环）	
55	PVCC1	电源	
56	RSVD_A	保留	
57	AVCC4	电源（TMDS 模拟）	
58	R1XC−	TMDS 输入信号时钟	
59	R1XC+	TMDS 输入信号时钟	
60	AGND4	地（TMDS 模拟）	
61	AVCC5	电源（TMDS 模拟）	
62	R1X0−	TMDS 输入信号数据	
63	R1X0+	TMDS 输入信号数据	
64	AGND5	地（TMDS 模拟）	
65	AVCC6	电源（TMDS 模拟）	
66	R1X1−	TMDS 输入信号数据	
67	R1X1+	TMDS 输入信号数据	
68	AGND6	地（TMDS 模拟）	
69	AVCC7	电源（TMDS 模拟）	
70	R1X2−	TMDS 输入信号数据	
71	R1X2+	TMDS 输入信号数据	
72	AGND7	地（TMDS 模拟）	
73	DGND1	地（数字）	
74	DVCC18_1	电源（数字）	
75	IOGND2	地（输入/输出）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
76	IOVCC2	电源（输入/输出）	
77	MUTEOUT	静音控制输出	
78	SPDIF	S/PDIF 音频输出	
79	CVCC18_1	电源（数字逻辑）	
80	CGND1	地（数字逻辑）	
81	RSVD	保留	
82	RSVD1	保留	
83	RSVD2	保留	
84	SD0	I^2S 串行数据	
85	WS	I^2S 输出字选择	
86	SCK	I^2S 串行时钟输出	
87	MCLKIN	音频主时钟输入参考	
88	MCLKOUT	音频主时钟输出	
89	IOVCC3	电源（输入与输出）	
90	IOGND3	地（输入与输出）	
91	CGND2	地（数字逻辑）	
92	CVCC18_2	电源（数字逻辑）	
93	NC	空脚	
94	AUDPVCC18	电源（ACR 锁相环）	
95	AUDPGND	地（ACR 锁相环）	
96	XTALOUT	晶振时钟输出	
97	XTALIN	晶振时钟输入	
98	XTALVCC	电源（ACR 锁相环晶振输入）	该集成电路为 HDMI 接口密钥数据接收器，主要功能（HDMI 信号 2 选 1）是解码芯片。应用在 TCL （如 MC77 机心）、松下（如 TC-32LE7D）、索尼（KDL-40V2500）等液晶电视上。内部框图见附图 2-500，应用电路见附图 2-501（以应用在索尼 KDL-40V2500 液晶电视上为例）
99	REGVCC	电源（ACR 锁相环校准）	
100	NC1	空脚	
101	RSVDL	保留	
102	RESET#	复位信号	
103	SCDT	HDMI 连接视频信号输入端口标识	
104	INT	中断输出	
105	CVCC18_3	电源（数字逻辑）	
106	CGND3	地（数字逻辑）	
107	CLK48B	时钟信号	
108	IOGND4	地（输入/输出）	
109	IOVCC4	电源（输入/输出）	
110	Q23	数据输出	
111	Q22	数据输出	
112	Q21	数据输出	
113	Q20	数据输出	
114	CVCC18_4	电源（数字逻辑）	
115	CGND4	地（数字）	
116	Q19	数据输出	
117	Q18	数据输出	
118	Q17	数据输出	
119	Q16	数据输出	
120	IOGND5	地（输入/输出）	
121	ODCK	输出数据时钟信号	
122	IOVCC5	电源（输入/输出）	
123	Q15	数据输出	
124	Q14	数据输出	
125	Q13	数据输出	
126	Q12	数据输出	
127	CGND5	地（数字逻辑）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
128	CVCC18_5	电源（数字逻辑）	该集成电路为 HDMI 接口密钥数据接收器，主要功能（HDMI 信号 2 选 1）是解码芯片。应用在 TCL （如 MC77 机心）、松下（如 TC-32LE7D）、索尼（KDL-40V2500）等液晶电视上。内部框图见附图 2-500，应用电路见附图 2-501（以应用在索尼 KDL-40V2500 液晶电视上为例）
129	Q11	数据输出	
130	Q10	数据输出	
131	Q9	数据输出	
132	Q8	数据输出	
133	Q7	数据输出	
134	IOVCC6	电源（输入与输出）	
135	IOGND6	地（输入与输出）	
136	Q6	数据输出	
137	Q5	数据输出	
138	CGND6	地（数字逻辑）	
139	CVCC18_6	电源（数字逻辑）	
140	Q4	数据输出	
141	Q3	数据输出	
142	Q2	数据输出	
143	Q1	数据输出	
144	Q0	数据输出	

（625）SM5301BS

引脚号	引脚符号	引 脚 功 能	备 注
1	G_{INA}/U_{INA}	模拟信号输入（G/U 信号）	该集成电路为 3 通道视频缓冲器，内置的宽带滤波器，采用 28 脚 HSOP 封装，应用在飞利浦 20PF8946/93（LC4.1A AA）液晶电视 SSB 板上。典型应用电路见附图 2-502
2	GSG1	输出缓冲增益设置输入（G/U 信号）	
3	G_{INB}/U_{INB}	模拟信号输入（G/U 信号）	
4	NC	空脚	
5	B_{INA}/V_{INA}	模拟信号输入（B/V 信号）	
6	GSB1	输出缓冲增益设置输入（B/V 信号）	
7	B_{INB}/V_{INB}	模拟信号输入（B/V 信号）	
8	NC	空脚	
9	DISABLE	省电功能（L：启动； H 为禁止）	
10	GND3	模拟地	
11	B_{OUT}/V_{OUT}	B/V 信号输出	
12	VCC3	模拟 5V 电源	
13	GND2	模拟地	
14	G_{OUT}/U_{OUT}	G/U 信号输出	
15	VCC2	模拟 5V 电源	
16	GND1	模拟地	
17	R_{OUT}/Y_{OUT}	R/Y 信号输出	
18	VCC1	模拟 5V 电源	
19	GND4	模拟地	
20	RFC	LPF （低通滤波器）截止频率设置电阻连接	
21	VFC	LPF （低通滤波器）截止频率设置电压输入	
22	MUXSEL	输入选择信号	
23	THROUGH	滤波模式选择	
24	VCC4	模拟 5V 电源	
25	R_{INA}/Y_{INA}	模拟信号输入（R/Y 信号）	
26	GSR1	输出缓冲增益设置输入（R/Y 信号）	
27	R_{INB}/Y_{INB}	模拟信号输入（R/Y 信号）	
28	NC	空脚	

（626）SMA-E1017

引脚号	引脚符号	引 脚 功 能	备　注
1	D	MOSFET 漏极	该集成电路为开关电源厚膜电路，应用在海信 TLM4729P、TLM3733、TLM4033 液晶电视上
2	S	MOSFET 源极	
3	GND	地	
4	VCC	电源（控制电路）	
5	SS/OLP	软启动/过载保护动作时间设定	
6	FB	反馈	
7	OCP/BD	过流保护/准共振信号检测	

（627）SN65LVDS179DGKR

引脚号	引脚符号	引 脚 功 能	备　注
1	VCC	电源	该集成电路为高速差分线路驱动器和接收器，应用电路见附图 2-503（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	R	输出端	
3	D	输入端	
4	GND	地	
5	Y	输出端	
6	Z	输出端	
7	B	输入端	
8	A	输入端	

（628）SN74AHC14PWR

引脚号	引脚符号	引 脚 功 能	备　注
1	1A	输入端	该集成电路为六施密特触发反相器，采用 TSSOP 封装，应用在厦华 LC37R26 液晶电视上
2	1Y	输出端	
3	2A	输入端	
4	2Y	输出端	
5	3A	输入端	
6	3Y	输出端	
7	GND	地	
8	4Y	输出端	
9	4A	输入端	
10	5Y	输出端	
11	5A	输入端	
12	6Y	输出端	
13	6A	输入端	
14	VCC	电源	

（629）SN74CBT3253

引脚号	引脚符号	引 脚 功 能	备　注
1	$1\overline{OE}$	输出使能	1. 封装：采用 16 脚封装 2. 用途：SN74CBT3253 是双倍 1/4 高速 TTL 兼容的 FET 复用器/解复用器 3. 应用领域：应用在 TCL LCD20V8NTR 液晶电视上 4. 关键参数：VCC 引脚电压为 4～5.5V
2	S1	选择逻辑输入	
3	1B4	B 输出	
4	1B3	B 输出	
5	1B2	B 输出	
6	1B1	B 输出	
7	1A	A 输入数据	
8	GND	地	
9	2A	A 输入数据	
10	2B1	B 输出	
11	2B2	B 输出	
12	2B3	B 输出	
13	2B4	B 输出	
14	S0	选择逻辑输入	
15	$2\overline{OE}$	输出使能	
16	VCC	电源	

（630）SN74CBT3257

引脚号	引脚符号	引脚功能	备注
1	S	选择逻辑输入	该集成电路为开关/多路复用器，应用电路见附图 2-504（以应用在康佳 LC55TS86N 液晶电视上为例）
2	1B1	输出端	
3	1B2	输出端	
4	1A	输入端	
5	2B1	输出端	
6	2B2	输出端	
7	2A	输入端	
8	GND	地	
9	3A	输入端	
10	3B2	输出端	
11	3B1	输出端	
12	4A	输入端	
13	4B2	输出端	
14	4B1	输出端	
15	OE	输出使能	
16	VCC	电源	

（631）SN74LV08A

引脚号	引脚符号	引 脚 功 能	备　　注
1	1A	输入端	该集成电路为四路 2 输入正与门，采用 14 脚 TSSOP 封装，应用电路见附图 2-505（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	1B	输入端	
3	1Y	输出端	
4	2A	输入端	
5	2B	输入端	
6	2Y	输出端	
7	GND	地	
8	3Y	输出端	
9	3A	输入端	
10	3B	输入端	
11	4Y	输出端	
12	4A	输入端	
13	4B	输入端	
14	VCC	电源	

（632）SN74LV125A

引脚号	引脚符号	引 脚 功 能	备　　注
1	$\overline{1OE}$	输出使能	该集成电路为具有三态输出的四路总线缓冲器，应用电路见附图 2-506（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	1A	输入端	
3	1Y	输出端	
4	$\overline{2OE}$	输出使能	
5	2A	输入端	
6	2Y	输出端	
7	GND	地	
8	3Y	输出端	
9	3A	输入端	
10	$\overline{3OE}$	输出使能	
11	4Y	输出端	
12	3A	输入端	
13	$\overline{4OE}$	输出使能	
14	VCC	电源	

（633）SN74LV4052

引脚号	引脚符号	引 脚 功 能	备　　注
1	2Y0	输入/输出端	该集成电路为 4 通道模拟多路复用器/多路解复用器，应用在长虹 LS26 机心液晶电视上作为音频通道选择图像开关，其应用电路见附图 2-507
2	2Y2	输入/输出端	
3	2-COM	公共端	
4	2Y3	输入/输出端	
5	2Y1	输入/输出端	
6	INH	输入控制线	
7	GND	地	
8	GND	地	
9	B	输入控制线 B	
10	A	输入控制线 A	
11	1Y3	输入/输出端	
12	1Y0	输入/输出端	
13	1-COM	公共端	
14	1Y1	输入/输出端	
15	1Y2	输入/输出端	
16	VCC	电源	

（634）SSC2001

引脚号	引脚符号	引脚功能	电压/V	R+/R−/Ω	备注
1	GND	地	0	0/0	该集成电路为连续传导模式 PFC 控制集成电路，内部包括欠电压锁定检测、稳压（REG）、保护、PWM 逻辑、振荡、驱动、斜波发生、过电压保护、过电流保护、输出开环检测（HSR）、电流放大、误差放大等电路。应用在创维 8K86 机心液晶电视上
2	ICOMP	电流控制环路补偿	2	9.58M/106k	
3	IS	过电流检测输入	0	210/210	
4	VINS	欠电压检测输入	2	32.4k/32.3k	
5	VCOMP	电压控制环路补偿	2	1.74M/688k	
6	VFB	输出电压反馈	3	19.4k/14k	
7	VCC	供电	14	226k/147k	
8	GATE	驱动信号输出	10	120k/16.5M	

（635）SSC9502S/SSC9512S

引脚号	引脚符号	引脚功能	电压/V	备注
1	VSEN	线电压输入	1.56	该集成电路采用全波电流共振模式的 DC/DC 变换控制集成电路，应用在创维 47E92RD 液晶电视上
2	VCC	供电	14.3	
3	FB	稳压反馈	2.58	
4	GND	地	0	
5	CSS	软起动	4.33	
6	OC	过电流保护	0	
7	RC	共振电流检测	0	
8	REG	内置稳压输出	16.5	
9	RV	共振电压检测	0	
10	COM	电源部分地	0	
11	VGL	低端驱动信号	0.65	
12	NC	空脚	—	
13	NC	空脚	—	
14	VB	高端驱动供电	100	
15	VS	高端悬浮地	180	
16	VGH	高端驱动信号	186	
17	NC	空脚	0	
18	NC	空脚	0	

（636）SSC9512

引脚号	引脚符号	引 脚 功 能	备　　注
1	VSEN	输入电压检测	该集成电路为开关电源控制 IC，应用在创维 42E70RG（8M70 机心）液晶电视上。典型应用电路见附图 2-508
2	VCC	控制器电源输入	
3	FB	定电压控制以及过载检测	
4	GND	地	
5	CSS	软起动	
6	OC	过电流检测	
7	RC	共振电流检测	
8	RV	电压共振检测	
9	REG	门极驱动电路用电源端	
10	COM	功率部分接地端	
11	VGL	下管驱动信号脚（低端门极驱动输出）	
12	NC	空脚	
13	VB	上管门极驱动电源供应端	
14	VS	上下管中点输出电压即高端门极驱动浮动地	
15	VGH	上管驱动信号（高端门极驱动输出）	
16	NC	空脚	

（637）SST25LF080A

引脚号	引脚符号	引 脚 功 能	备　　注
1	CE	芯片使能	该集成电路为 8 兆位 SPI 串行闪存，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上
2	SO	串行数据输出	
3	WP	写保护	
4	VSS	地	
5	SI	串行数据输入	
6	SCK	串行时钟	
7	HOLD	保持	
8	VDD	电源	

（638）ST3232CDR

引脚号	引脚符号	引 脚 功 能	备　　注
1	C1+	第一电荷泵电容的正极端子	该集成电路为 3～5.5V，低功耗，高达 400kbit/s RS - 232 驱动器和接收器，应用电路见附图 2-509（以应用在 LG 37LH20RC-TA 液晶电视上为例）
2	V+	倍增电压终端	
3	C1−	第一电荷泵电容的负极端子	
4	C2+	第二电荷泵电容的正极端子	
5	C2−	第一电荷泵电容的负极端子	
6	V−	倒电压终端	
7	T2OUT	第二发射器输出电压	
8	R2IN	第二接收器输入电压	
9	R2OUT	第二接收器输出电压	
10	T2IN	第二发射器输入电压	
11	T1IN	第一发射器输入电压	
12	R1OUT	第一接收器输出电压	
13	R1IN	第一接收器输入电压	
14	T1OUT	第二发射器输出电压	
15	GND	地	
16	VCC	电源	

（639）ST8024CDR

引脚号	引脚符号	引 脚 功 能	备　注
1	CLKDIV1	时钟频率控制	该芯片为 ST 的智能卡接口芯片，应用在创维 8M86 机心液晶电视上，其电路见附图 2-510
2	CLKDIV2	时钟频率控制	
3	5V/$\overline{3V}$	电源选择	
4	PGND	地	
5	C1+	外部电容连接	
6	VDDP	电源	
7	C1−	外部电容连接	
8	VUP	升压转换器输出	
9	$\overline{PRES}$	卡状态输入 （低电平有效）	
10	PRES	卡状态输入（高电平有效）	
11	I/O	数据线和从卡	
12	AUX2	辅助线和从卡	
13	AUX1	辅助线和从卡	
14	CGND	地	
15	CLK	卡时钟	
16	RST	卡复位	
17	VCC	电源	
18	PORADJ	停用阈值选择	
19	$\overline{CMDVCC}$	开始激活序列输入（低电平有效）	
20	RSTIN	卡复位输入（来自 MCU）	
21	VDD	电源	
22	GND	地	
23	$\overline{OFF}$	MCU 中断（低电平有效）	
24	XTAL1	晶体或外部时钟输入	
25	XTAL2	晶体连接	
26	I/OUC	MCU 数据输入与输出线	
27	AUX1UC	非反相接收器输入	
28	AUX2UC	非反相接收器输入	

（640）STA323W

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	1. 封装：采用 SO36 封装 2. 用途：数字音频处理 IC 3. 应用领域：应用在 LG 42LC2RR 液晶电视上 4. 关键参数：输入/输出电源电压为 3～3.6V、20 脚最大电压为 5.5V、VCC 引脚最大电压为 40V 5. 外形及内部框图见附图 2-511
2	NC	空脚	
3	OUT2B	输出半桥 2B	
4	VCC2B	正电源	
5	NC	空脚	
6	GND2B	负电源（地）	
7	GND2A	负电源（地）	
8	VCC2A	正电源	
9	OUT2A	输出半桥 2A	
10	OUT1B	输出半桥 1B	
11	VCC1B	正电源	
12	GND1B	负电源（地）	
13	GND1A	负电源（地）	
14	NC	空脚	
15	VCC1A	正电源	
16	OUT1A	输出半桥 1A	
17	GNDCLEAN	逻辑地	
18	GNDREG	基板地	
19	VDDREG	逻辑电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
20	VL	逻辑电源	1. 封装：采用 SO36 封装 2. 用途：数字音频处理 IC 3. 应用领域：应用在 LG 42LC2RR 液晶电视上 4. 关键参数：输入/输出电源电压为 3～3.6V、20 脚最大电压为 5.5V、VCC 引脚最大电压为 40V 5. 外形及内部框图见附图 2-511
21	CONFIG	逻辑电平	
22	RESET	复位	
23	SCL	I^2C 串行时钟	
24	SDA	I^2C 串行数据	
25	RES	保留	
26	FLL FILTER	PLL 滤波器连接	
27	XTI	PLL 输入时钟	
28	GNDA	模拟地	
29	VDDA	模拟电源	
30	SDI	I^2S 串行数据通道 1 与 2	
31	LRCKI	I^2S 左/右时钟	
32	BICKI	I^2S 串行时钟	
33	GND	数字地	
34	VDD	电源	
35	VSS	地	
36	VCC SIGN	接地	

（641）STA333BW

引脚号	引脚符号	引 脚 功 能	备　注
1	GND_SUB	地	STA333BW 是一个数字音频处理系统，采用 SSO-36 封装，应用在 TCL L32E9V 液晶电视上
2	SA	I^2C 选择地址	
3	TEST_MODE	测试模式	
4	VSS	地	
5	VCC_REG	电源	
6	OUT2B	输出半桥 2B	
7	GND2	地	
8	VCC2	电源	
9	OUT2A	输出半桥 2A	
10	OUT1B	输出半桥 1B	
11	VCC1	电源	
12	GND1	地	
13	OUT1A	输出半桥 1A	
14	GND_REG	地	
15	VDD	电源（3.3V）	
16	CONFIG	并联模式命令	
17	OUT3B/DDX3B	PWM 输出 CH3B/外部桥接	
18	OUT3A/DDX3A	PWM 输出 CH3A/外部桥接	
19	EAPD/OUT4A	外部桥接掉电	
20	TWARN/OUT4B	外部桥接热警告	
21	VDD_DIF	电源	
22	GND_DIG	地	
23	PWRDN	掉电	
24	VDD_PLL	电源	
25	FILTER_PLL	PLL 滤波器连接	
26	PLL_GND	地	
27	XTI	PLL 输入时钟	
28	BICKL	I^2S 串行时钟	
29	LRCKL	I^2S 左右时钟	
30	SDI	I^2S 串行数据通道 1 和 2	
31	RESET	复位	
32	INT_LINE	故障中断	
33	SDA	I^2C 串行数据	
34	SCL	I^2C 串行时钟	
35	GND_DIG	地	
36	VDD_DIG	电源	

（642）STA335BW

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND_SUB	地	STA335BW 是一个数字音频处理系统，采用 SSO-36 封装，应用在创维 8M88 机心电视上
2	SA	I^2C 选择地址	
3	TEST_MODE	测试模式	
4	VSS	地	
5	VCC_REG	电源	
6	OUT2B	输出半桥 2B	
7	GND2	地	
8	VCC2	电源	
9	OUT2A	输出半桥 2A	
10	OUT1B	输出半桥 1B	
11	VCC1	电源	
12	GND1	地	
13	OUT1A	输出半桥 1	
14	GND_REG	地	
15	VDD	电源（3.3V）	
16	CONFIG	并联模式命令	
17	OUT3B/DDX3B	PWM 输出 CH3B/外部桥接	
18	OUT3A/DDX3A	PWM 输出 CH3A/外部桥接	
19	EAPD/OUT4A	外部桥接掉电	
20	TWARN/OUT4B	外部桥接热警告	
21	VDD_DIF	电源	
22	GND_DIG	地	
23	PWRDN	掉电	
24	PLL_VDD	电源	
25	FILTER_PLL	PLL 滤波器连接	
26	PLLGND	地	
27	XTI	PLL 输入时钟	
28	BICKL	I^2S 串行时钟	
29	LRCKL	I^2S 左右时钟	
30	SDI	I^2S 串行数据通道 1 和 2	
31	RESET	复位	
32	INT_LINE	故障中断	
33	SDA	I^2C 串行数据	
34	SCL	I^2C 串行时钟	
35	GND_DIG	地	
36	VDD_DIG	电源	

（643）STA559BW

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND_SUB	地	该集成电路为 5V、2A 、2.1 声道高效率的数字音频系统，应用电路见附图 2-512（以应用在 TCL MS68B 机心液晶电视上为例）
2	SA	I^2C 选择地址	
3	TESTMODE	测试模式（该脚必须连接到地）	
4	VSS	内部参考电压（3.3V）	
5	VCC_REG	内部电源参考	
6	OUT2B	输出半桥 2B	
7	GND2	地	
8	VCC2	电源	
9	OUT2A	输出半桥 2A	
10	OUT1B	输出半桥 1B	
11	VCC1	电源	
12	GND1	地	
13	OUT1A	输出半桥 1A	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
14	GND_REG	地	该集成电路为 5V、2A 、2.1 声道高效率的数字音频系统，应用电路见附图 2-512（以应用在 TCL MS68B 机心液晶电视上为例）
15	VDD	电源	
16	GND	地	
17	OUT3B	PWM 输出（外部桥）	
18	OUT3A	PWM 输出（外部桥）	
19	OUT4B	掉电（外部桥）	
20	OUT4A	热警告（外部桥）	
21	VDD_DIG	电源	
22	VSS_DIG	地	
23	POWERDN	掉电	
24	PLL_VDD	电源	
25	PLL_FILTER	连接到 PLL 滤波器	
26	PLLGND	地	
27	XT1	PLL 输入时钟	
28	BICKL	I^2S 串行时钟	
29	LRCKL	I^2S 左右时钟	
30	SDI	I^2S 串行数据通道 1 和 2	
31	RESET	复位	
32	INT_LINE	故障中断	
33	SDA	I^2C 串行数据	
34	SCL	I^2C 串行时钟	
35	GND_DIG	地	
36	VDD_DIG2	电源	

（644）STMAV335

引脚号	引脚符号	引 脚 功 能	备 注
1	SEL1	总线开关启用	该集成电路为视频开关，工作电压为 4~5.5V，采用 TSSOP16 封装，应用电路见附图 2-513（以应用在 LG 52LG70ED-CA 机心液晶电视上为例）
2	Y1	模拟视频输入与输出（Y 信号）	
3	Y2	模拟视频输入与输出（Y 信号）	
4	R	模拟视频输入与输出（R 信号）	
5	PB1	模拟视频输入与输出（Pb 信号）	
6	PB2	模拟视频输入与输出（Pb 信号）	
7	G	模拟视频输入与输出（G 信号）	
8	PR/B	模拟视频输入与输出（Pr 与 B 信号）	
9	B	模拟视频输入与输出（B 信号）	
10	PR2	模拟视频输入与输出（Pr 信号）	
11	PR1	模拟视频输入与输出（Pr 信号）	
12	GND	地	
13	PB/G	模拟视频输入与输出（Pb/G 信号）	
14	Y/R	模拟视频输入与输出（Y/R 信号）	
15	SEL2	总线开关启用	
16	VCC	电源	

（645）STR-A6059H

引脚号	引脚符号	引 脚 功 能	备 注
1	S/OCP	MOSFET 源极/过电流保护	该集成电路为开关电源 PWM 控制器电源 IC，应用在海信 LED42K11P（MST6i78 机心）液晶电视上。典型应用电路见附图 2-514
2	BR	保护输入检测	
3	GND	地	
4	FB/OLP	定电压控制/过负载保护信号输入	
5	VCC	电源	
6	NC	空脚	
7	D/ST	MOSFET 漏极/起动电流输入	
8	D/ST	MOSFET 漏极/起动电流输入	

（646）STR-A6069H

引脚号	引脚符号	引 脚 功 能	备　注
1	S/OCP	软启动/过保护	该集成电路为开关电源 PWM 控制器，应用在长虹 LT32710X、海尔 L32N01 液晶电视上。应用见附图 2-515（以应用在海尔 L32N01 液晶电视上为例）
2	BR	保护输入检测	
3	GND	地	
4	FB/OCP	反馈	
5	VCC	电源	
6	—	—	
7	D/ST	MOSFE 漏极连接	
8	D/ST	MOSFE 漏极连接	

（647）STR-A6159M

引脚号	引脚符号	引 脚 功 能	备　注
1	OCP	原边过电流检出信号输入	STR-A6159M 为低功耗离线式开关电源电路，内含一个 PWM 控制和大功率 MOSFET 开关管。采用小型 8 端 DIP 绝缘模块封装，应用电路见附图 2-516
2	VCC	电源（控制电路的电源输入）	
3	GND	地	
4	FB/OLP	定电压控制信号/过负载保护信号输入	
5	START UP	启动电流输入	
6	NC	空脚	
7	D	MOSFET 漏极	
8	D	MOSFET 漏极	

（648）STR-A6351

引脚号	引脚符号	引 脚 功 能	备　注
1	S	MOSFET 源极	该集成电路为电源厚膜块，应用在海信 TLM4729P、TLM3733、TLM4077 液晶电视上
2	GND	地	
3	VIN	控制电路电源输入	
4	OCP/FB	过电流/反馈端	
5	GND	地	
6	NC	空脚	
7	D	MOSFET 漏极	
8	D	MOSFET 漏极	

（649）STR-E1565

引脚号	引脚符号	引 脚 功 能	备　注
1	Startup	DC/DC（DD）和 PFC 部分的启动电流输入端	STR-E1565 是一款搭载有 PFC 和 DC/DC 的开关电源 IC，采用 21 引脚单列直插式封装，应用在厦华 42 寸液晶电视上，内部框图见附图 2-517
2	NC	空脚	
3	PFCout	PFC 部分 MOSFET 栅极驱动信号输出端	
4	ZCS	PFC 零电流检测信号输入端	
5	CS	PFC 预转换器 MOSFET 漏极电流感测输入端	
6	PFB/OVP	PFC 预转换器输出 DC 电压控制信号输入、PFC 级过电压保护（OVP）输入及 DD 部分的输入补偿端	
7	COMP	PFC 部分误差放大器相位补偿输出端	
8	GND	地	
9	GND	地	
10	MultFP	PFC 乘法器输入，DD 部分频率变换输入，DD 部分输出电压变换信号输入，PFC 部分 AC 输入补偿，DD 与 PFC 部分锁存信号输入	
11	DLP	PFC 关断延时调节端	
12	BD	DD 部分准谐振（QR）检测信号输入端	
13	OCP	DD 部分过电流检测信号输入端	
14	DFB	DD 部分恒压控制信号输入端	
15	VCC	DD 与 PFC 控制电路正电源电压输入端	
16	Ddout	DD 部分 MOSFET 栅极驱动信号输出	
17	Source	DD 部分 MOSFET 源极端	
18	GND	地	
19	GND	地	
20	Drain	DD 部分 MOSFET 漏极	
21	Drain	DD 部分 MOSFET 漏极	

（650）STR-T2268

引脚号	引脚符号	引 脚 功 能	电压/V	备　　注
1	DRAIN（L）	MOSFET 开关管漏极（低端）	482.01	1. 封装：采用 21 脚 SLA 封装 2. 用途：STR-T2268 是内置 MOSFET 的新部分共振型电源 IC，通过电压共振及有源钳位功能抑制电源的开关损耗，实现电源的高效率 3. 应用领域：液晶电视、LCD 背投电视、通信器件、办公设备等低电压大电流需求场合 4. 特点：采用 BCD3-900 工艺的高端驱动、Vds 谷底导通自动追踪功能搭载、多模式控制功能搭载、中～重负载（100kHz PWM 动作）、轻～中负载（变频控制（25～100kHz））、内含过电流保护、过载保护、过电压保护、过热保护等 5. 此数据在长虹 GP03 液晶电视上测得
2	NC	空脚	—	
3	DRAIN（H）	MOSFET 开关管漏极（高端）	458.01	
4	DRAIN（H）	MOSFET 开关管漏极（高端）	458.01	
5	START UP	起动电路电源输入	21.01	
6	NC	空脚	—	
7	FB	稳压控制	494.01	
8	NC	空脚	—	
9	VCC	电源	21.02	
10	FB	反馈	2.25	
11	GND	地	0	
12	CSS	连接软起动电容	5.81	
13	OCP	过电流检测输入	0	
14	CDT	连接开关管死区时间控制电容	1.56	
15	REG2	门极驱动电路电源输出	12.31	
16	CV	谷底导通检测输入	0	
17	GND	地	0	
18	GND	地	0	
19	NC	空脚	—	
20	DRAIN（L）	低端 MOSFET 开关管漏极	483.98	
21	DRAIN（L）	低端 MOSFET 开关管漏极	484.01	

（651）STR-V152

引脚号	引脚符号	引 脚 功 能	电压/V	备　　注
1	DRAIN	内部场效应晶体管漏极	284.01	1. 封装：采用 DIP8 脚封装 2. 用途：开关电源 3. 应用领域：电视 4. 此数据在长虹 LS 机心液晶电视上测得
2	NC	空脚	—	
3	OCP	过电流保护	0.11	
4	VCC	电源	22.15	
5	GND	地	0	
6	FB/OLP	反馈/过载保护	2.28	
7	NC	空脚	—	
8	START UP	起动电压输入	281.01	

（652）STR-W5667

引脚号	引脚符号	引 脚 功 能	备　　注
1	D	接内部 MOS 管漏极	该集成电路为电源厚膜块，应用在海信 TLM3733 液晶电视上
2	NC	空脚	
3	S	接内部 MOS 管源极	
4	NC	空脚	
5	GND	地	
6	VIN	电源输入	
7	OCP/FB	过电流保护/反馈控制	

（653）STR-W6252

引脚号	引脚符号	引 脚 功 能	备　　注
1	D/ST	内部 MOS 管的漏极/软起动	该集成电路为管理芯片，应用在液晶电视上（如应用在长虹 LT52510F 液晶电视），典型应用电路见附图 2-518
2	NC	空脚	
3	S/OCP	内部 MOS 管的源极/过电流检测输入	
4	VCC	电源	
5	GND	地	
6	FB	反馈控制输入	
7	FM/SS/ELP	频率调整端	

（654）STR-X6759N

引脚号	引脚符号	引 脚 功 能	电压/V	备　注
1	D	内部场效应晶体管漏极	278.01	1. 封装：采用 DIP7 脚封装 2. 用途：开关电源 3. 应用领域：液晶电视 4. 此数据在长虹 LS 机心液晶电视上测得
2	S	内部场效应晶体管源极	0.05	
3	GND	地	0	
4	VCC	电源	20.24	
5	OLP/SS	过载保护/软起动	0.14	
6	FB	反馈	1.31	
7	OCP/BD	过电流保护/延迟导通输入	0.73	

（655）STR-X6769

引脚号	引脚符号	引 脚 功 能	备　注
1	D	MOSFET 漏极	该集成电路为开关稳压 IC，应用在海信 TLM4729P、海信 TLM4077、海信 TLM4268LF 液晶电视上
2	S	MOSFET 源极	
3	GND	地	
4	VCC	电源	
5	OLP/SS	过载保护动作时间设定/软起动	
6	FB	反馈	
7	OCP/FB	过电流保护/准共振信号检测	

（656）STV8357

引脚号	引脚符号	引 脚 功 能	备　注
1	SC1_OUT_L	SCART 输出（左声道）	该集成电路为声音处理芯片，采用 100 脚 TQFP 封装，应用在海尔 LS42T3、LS47TD（QX88 机心）液晶电视上，应用电路见附图 2-519（以应用在海尔 QX88 机心液晶电视上为例）
2	SC1_OUT_R	SCART 输出（右声道）	
3	VCC_H	电源	
4	GND_H	地	
5	SC3_OUT_L	SCART 输出（左声道）	
6	SC3_OUT_R	SCART 输出（右声道）	
7	VCC33_SC	电源	
8	GND33_SC	地	
9	SC1_IN_L	SCART 输入（左声道）	
10	SC1_IN_R	SCART 输入（右声道）	
11	VREFA	基准电压	
12	VBG	带隙参考电压退耦	
13	SC2_IN_L	SCART 输入（左声道）	
14	SC2_IN_R	SCART 输入（右声道）	
15	VCC33_LS	电源	
16	GND33_LS	地	
17	SC2_OUT_L	SCART 输出（左声道）	
18	SC2_OUT_R	SCART 输出（右声道）	
19	SC5_IN_L	SCART 输入（左声道）	
20	SC5_IN_R	SCART 输入（右声道）	
21	NC1	空脚	
22	NC2	空脚	
23	GND_SA	地	
24	NC3	空脚	
25	NC4	空脚	
26	VSS33_CONV	地	
27	VDD33_CONV	电源	
28	SC3_IN_L	SCART 输入（左声道）	
29	SC3_IN_R	SCART 输入（右声道）	
30	SCL_FLT	SCART 左声道滤波	
31	SCR_FLT	SCART 右声道滤波	
32	LS_C	中心输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
33	NC5	空脚	
34	LS_L	左扬声器输出	
35	NC6	空脚	
36	LS_R	右扬声器输出	
37	NC7	空脚	
38	LS_SUB	低音扬声器输出	
39	NC8	空脚	
40	HP_LSS_L	左耳机输出或左环绕声输出	
41	NC9	空脚	
42	HP_LSS_R	右耳机输出或右环绕声输出	
43	NC10	空脚	
44	NC11	空脚	
45	VSS18_CONV	地	
46	VDD18_CONV	电源	
47	HP_DET	耳机检测	
48	ADR_SEL	硬件地址选择（I^2C 总线）	
49	VSS18	地	
50	VDD18	电源	
51	SCL	I^2C 时钟输入	
52	SDA	I^2C 数据输入与输出	
53	RST	主复位输入	
54	I2SD_DATA	I^2S 数据输入与输出立体声通道	
55	I2S0_DATA1	I^2S 数据输入与输出立体声通道	
56	I2S0_LR_CLK	I^2S 字选择输入与输出通道（左右时钟）	该集成电路为声音处理芯片，采用 100 脚 TQFP 封装，应用在海尔 LS42T3、LS47TD（QX88 机心）液晶电视上，应用电路见附图 2-519（以应用在海尔 QX88 机心液晶电视上为例）
57	I2S0_SCLK	I^2S 时钟输入与输出通道	
58	I2S0_DATA0	I^2S 数据输入与输出立体声通道	
59	SPDIF_BYPASS	串行音频数据旁路	
60	SPDIF_OUT	串行音频数据输出	
61	VDD33_IO1	电源	
62	VSS33_IO1	电源	
63	CK_TST_CTRL	时钟测试控制	
64	VSS18	地	
65	VDD18	电源	
66	CLK_SEL	时钟输入格式选择	
67	XTALIN_CLKXTP	系统晶振输入或差分输入正	
68	XTALOUT_CLKXTM	系统晶振输出或差分输入负	
69	VCC18_CLK1	电源	
70	GND18_CLK1	地	
71	GND18_CLK2	地	
72	VCC18_CLK2	电源	
73	VSS33_IO2	地	
74	VDD33_IO2	电源	
75	PCM_CLK	I^2S 从时钟输入与输出	
76	I2S_SCLK	I^2S 时钟输入与输出	
77	I2S_LR_CLK	I^2S 字选择输入与输出	
78	I2S_DATA0	I^2S 数据输入与输出立体声通道	
79	I2S_DATA1	I^2S 数据输入与输出立体声通道	
80	I2S_DATA2	I^2S 数据输入与输出立体声通道	
81	I2S_DATA3	I^2S 数据输入与输出立体声通道	
82	I2SA_SCLK	I^2S 时钟输入与输出	
83	I2SA_LR_CLK	I^2S 字选择输入与输出（I^2S 左右时钟）	
84	I2SA_DATA	I^2S 数据输入与输出立体声通道	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
85	VDD18	电源	该集成电路为声音处理芯片，采用 100 脚 TQFP 封装，应用在海尔 LS42T3、LS47TD（QX88 机心）液晶电视上，应用电路见附图 2-519（以应用在海尔 QX88 机心液晶电视上为例）
86	VSS18	地	
87	BUS_EXP	总线扩展功能	
88	IRQ	微处理器中断请求	
89	GND_PSUB	地	
90	VDD18_ADC	电源	
91	VSS18_ADC	地	
92	SIF_P	伴音中频输入（正）	
93	SIF_N	伴音中频输入（负）	
94	SIF2_P	伴音中频输入（正）	
95	GNDPW_IF	中频电源地	
96	VCC18_IF	电源	
97	GND18_IF	地	
98	MONO_IN	单声道输入（为调幅单声道）	
99	SC4_IN_L	SCART4 音频输入（左）	
100	SC4_IN_R	SCART4 音频输入（右）	

（657）STV83L7F

引脚号	引脚符号	引 脚 功 能	备　注
1	SC1_OUT_L	SCART1 音频输出（左）	该集成电路为伴音解调/处理器，具有音效增强处理，音频信源图像选择，是多制式的高端数字音频处理器。应用在创维 8G20、8DD1 机心等液晶电视上。应用电路见附图 2-520（以应用在 8DD1 机心上为例，图纸上为 STV83L7F，实际主板上型号为 STV8357F）
2	SC1_OUT_R	SCART1 音频输出（右）	
3	VCC_H	电源（8V）	
4	GND_H	地	
5	SC3_OUT_L	SCART3 音频输出（左）	
6	SC3_OUR_R	SCART3 音频输出（右）	
7	VCC33_SC	电源（3.3V）	
8	GND33_SC	地	
9	SC1_IN_L	SCART1 音频输入（左）	
10	SC1_IN_R	SCART1 音频输入（右）	
11	VREFA	音频偏置电压退耦（1.55V）	
12	VBG	带隙参考电压退耦（1.2V）	
13	SC2_IN_L	SCART2 音频输入（左）	
14	SC2_IN_R	SCART2 音频输入（右）	
15	VCC33_LS	电源（3.3V）	
16	GND33_LS	地	
17	SC2_OUT_L	SCART2 音频输出（左）	
18	SC2_OUT_R	SCART2 音频输出（右）	
19	SC5_IN_L	SCART5 音频输入（左）	
20	SC5_IN_R	SCART5 音频输入（右）	
21	NC	空脚	
22	NC	空脚	
23	GND_SA	地	
24	NC	空脚	
25	NC	空脚	
26	VSS33_CONV	地	
27	VDD33_CONV	电源（3.3V）	
28	SC3_IN_L	SCART3 音频输入（左）	
29	SC3_IN_R	SCART3 音频输入（右）	
30	SCL_FLT	SCART 滤波（左）	
31	SCR_FLT	SCART 滤波（右）	
32	LS_C	中心输出	
33	NC	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
34	LS_L	左扬声器输出	该集成电路为伴音解调/处理器，具有音效增强处理，音频信源图像选择，是多制式的高端数字音频处理器。应用在创维 8G20、8DD1 机心等液晶电视上。应用电路见附图 2-520（以应用在 8DD1 机心上为例，图纸上为 STV83L7F，实际主板上型号为 STV8357F）
35	NC	空脚	
36	LS_R	右扬声器输出	
37	NC	空脚	
38	LS_SUB	重低音输出	
39	NC	空脚	
40	HP_LSS_L	左耳机输出或左环绕声输出	
41	NC	空脚	
42	HP_LSS_R	右耳机输出或右环绕声输出	
43	NC	空脚	
44	NC	空脚	
45	VSS18_CONV	地	
46	VDD18_CONV	电源（1.8V）	
47	HP_DET	耳机检测	
48	ADR_SEL	I^2C 总线硬件地址选择	
49	VSS18	地	
50	VDD18	电源（1.8V）	
51	SCL	I^2C 时钟输入	
52	SDA	I^2C 数据输入与输出	
53	RST	主复位	
54	I2SD_DATA	I^2S 数据延迟输入立体声通道	
55	I2SO_DATA1	I^2S 数据输出立体声通道	
56	I2SO_LR_CLK	I^2S 字选择输出通道	
57	I2SO_SCLK	I^2S 串行时钟输出通道	
58	I2SO_DATA0	I^2S 数据输出立体声通道	
59	SPDIF_BYPASS	串行音频数据输入（旁路）	
60	SPDIF_OUT	串行音频数据输出	
61	VDD33_IO1	电源（3.3V）	
62	VSS33_IO1	地	
63	CK_TST_CTRL	时钟测试控制	
64	VSS18	地	
65	VDD18	电源（1.8V）	
66	CLK_SEL	时钟输入格式选择	
67	XTALIN	晶体振荡器输入或差分输入（正）	
68	XTALOUT	晶体振荡器输出或差分输入（负）	
69	VCC18_CLK1	电源（1.8V）	
70	GND18_CLK1	地	
71	GND18_CLK2	地	
72	VCC18_CLK2	电源（1.8V）	
73	VSS33_IO2	地	
74	VDD33_IO2	电源（3.3V）	
75	I2S_PCM_CLK	I^2S 主时钟输入与输出	
76	I2S_SCLK	I^2S 串行时钟输入与输出	
77	I2S_LR_CLK	I^2S 字选择输入与输出	
78	I2S_DATA0	I^2S 数据输入与输出立体声通道 0	
79	I2S_DATA1	I^2S 数据输入立体声通道 1	
80	I2S_DATA2	I^2S 数据输入立体声通道 2	
81	I2S_DATA3	I^2S 数据输入立体声通道 3	
82	I2SA_SCLK	I^2S 串行时钟输入通道辅助	
83	I2SA_LR_CLK	I^2S 字选择输入通道辅助	
84	I2SA_DATA	I^2S 数据输入立体声通道辅助	
85	VDD18	电源（1.8V）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
86	VSS18	地	该集成电路为伴音解调/处理器，具有音效增强处理，音频信源图像选择，是多制式的高端数字音频处理器。应用在创维 8G20、8DD1 机心等液晶电视上。应用电路见附图 2-520（以应用在 8DD1 机心上为例，图纸上为 STV83L7F，实际主板上型号为 STV8357F）
87	BUS_EXP	总线扩展功能	
88	IRQ	中断请求	
89	GND_PSUB	地	
90	VDD18_ADC	电源（1.8V）	
91	VSS18_ADC	地	
92	SIF_P	声音中频输入（正）	
93	SIF_N	声音中频输入（负）	
94	SIF2_P	声音中频输入 2（正）	
95	GNDPW_IF	地	
96	VCC18_IF	电源（1.8V）	
97	GND18_IF	地	
98	MONO_IN	单声道输入	
99	SC4_IN_L	SCART4 音频输入（左）	
100	SC4_IN_R	SCART4 音频输入（右）	

（658）SVP-AX-256

引脚号	引脚符号	引 脚 功 能	备　注
1	TMDS_GND（PLL）	地	该集成电路为视频处理与变频电路，采用 256 脚塑料扁平封装，分别采用+3.3V、+2.25V、+1.2V 三种供电形式，为集成电路内部各单元电路供电，并设置有数字高清信号输入接口电路和相关功能扩展 I/O 接口电路。应用电路见附图 2-521（以应用在长虹 LS02 机心液晶电视上为例）
2	PVCC（PLL）	电源	
3	AVCC	电源	
4	RXC−	HDMI 端口 C 线时钟通道输入（负）	
5	RXC+	HDMI 端口 C 线时钟通道输入（正）	
6	TMDS_GND	地	
7	AVCC	电源	
8	RX0−	HDMI 端口 0 线数据通道输入（负）	
9	RX0+	HDMI 端口 0 线数据通道输入（正）	
10	TMDS_GND	地	
11	AVCC	电源	
12	RX1−	HDMI 端口 1 线数据通道输入（负）	
13	RX1+	HDMI 端口 1 线数据通道输入（正）	
14	TMDS_GND	地	
15	AVCC	电源	
16	RX2−	HDMI 端口 2 线数据通道输入（负）	
17	RX2+	HDMI 端口 2 线数据通道输入（正）	
18	TMDS_GND	地	
19	DSCL	I^2C 总线时钟	
20	DSDA	I^2C 总线数据	
21	PWR5V	高清信号 5V 供电	
22	VSSC	地	
23	VDDC	电源	
24	AVSS33_AUDIO	地	
25	AVDD33_AUDIO	电源（3.3V）	
26	AIN_HS	模拟输入_行同步信号输入	
27	AIN_VS	模拟输入_场同步信号输入	
28	PC_B	PC_蓝色信号输入	
29	PC_G	PC_绿色信号输入	
30	PC_R	PC_红色信号输入	
31	AVSS_ADC234	地	
32	AVDD_ADC3	电源（1.2V）	
33	Y_G1	亮度_绿色信号输入	
34	PB_B1	Pb_蓝色信号输入	
35	PR_R1	Pr_红色信号输入	
36	Y_G2	亮度_绿灯色信号输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
37	PB_B2	Pb_蓝色信号输入	
38	PR_R3	Pr_红色信号输入	
39	AVSS_ADC234	地	
40	AVDD_ADC2	电源（1.2V）	
41	AVDD3_ADC2	电源（3.3V）	
42	Y_G3	亮度_绿色信号输入	
43	PB_B3	Pb_蓝色信号输入	
44	PR_R3	Pr_红色信号输入	
45	C	色度信号输入	
46	AVSS_ADC234	地	
47	AVDD_ADC4	电源（1.2V）	
48	AVSS_ADC1	地	
49	AVDD_ADC1	电源（1.2V）	
50	SIFP	伴音中频输出	
51	SIFN	伴音中频退耦	
52	CVBS	TV 视频信号输入	
53	AVDD3_ADC1	电源（3.3V）	
54	FS2	SC1 开关信号	
55	FS1	SC2 开关信号	
56	FB2	SC2 开关信号	
57	FB1	SC1 开关信号	
58	AVSS_BG_ASS	地	
59	AVDD3_BG_ASS	电源（3.3V）	该集成电路为视频处理与变频电路，采用 256 脚塑料扁平封装，分别采用+3.3V、+2.25V、+1.2V 三种供电形式，为集成电路内部各单元电路供电，并设置有数字高清信号输入接口电路和相关功能扩展 I/O 接口电路。应用电路见附图 2-521（以应用在长虹 LS02 机心液晶电视上为例）
60	CVBS_OUT2	视频信号输出	
61	CVBS_OUT1	视频信号输出	
62	VCC33A_HP	电源（3.3V）	
63	HPHOL	左声道音频信号输出	
64	HPHOR	右声道音频信号输出	
65	GND33A_HP	地	
66	SPKOL	左声道音频信号输出	
67	SPKOR	右声道音频信号输出	
68	GND33A	地	
69	VREFP	基准电压（负）	
70	VCM	ADC 通用模式基准电压	
71	VREFP	基准电压（正）	
72	VCC33A	电源（3.3V）	
73	AL1	左声道音频信号输入	
74	AR1	右声道音频信号输入	
75	AL2	左声道音频信号输入	
76	AR2	右声道音频信号输入	
77	AL3	左声道音频信号输入	
78	AR3	右声道音频信号输入	
79	AL4	左声道音频信号输入	
80	AR4	右声道音频信号输入	
81	AOL1	左声道音频信号输出	
82	AOR1	右声道音频信号输出	
83	VDDC	电源（1.2V）	
84	VSSC	地	
85	AUD_MCLK	伴音电路时钟	
86	AUD_SD	伴音电路串行数据	
87	AUD_WS	伴音写选通信号	
88	GPIO00	通用输入与输出端	
89	TUNE0	上边带电源调谐输出	
90	TUNE1	静噪控制 1	
91	TUNE2	静噪控制 2	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
92	MUTE	静音控制输出	
93	VDDH	电源（3.3V）	
94	VDDM	电源（2.5V）	
95	MD0	数据流信号	
96	MD1	数据流信号	
97	VSSM	地	
98	MD2	数据流信号	
99	MD3	数据流信号	
100	VDDC	电源（1.2V）	
101	VSSC	地	
102	MD4	数据流信号	
103	MD5	数据流信号	
104	VSSM	地	
105	MD6	数据流信号	
106	MD7	数据流信号	
107	VDDM	电源（2.5V）	
108	DQS0	数据选通信号	
109	DQM0	数据掩膜信号输入与输出	
110	VSSM	地	
111	DQM11	数据掩膜信号输入与输出	
112	VSSR	地	
113	MVREF	中压基准电压	
114	VDDR	电源（2.5V）	该集成电路为视频处理与变频电路，采用 256 脚塑料扁平封装，分别采用+3.3V、+2.25V、+1.2V 三种供电形式，为集成电路内部各单元电路供电，并设置有数字高清信号输入接口电路和相关功能扩展 I/O 接口电路。应用电路见附图 2-521（以应用在长虹 LS02 机心液晶电视上为例）
115	DQS1	数据选通信号	
116	VDDM	电源（2.5V）	
117	MD8	数据流信号	
118	MD9	数据流信号	
119	VSSC	地	
120	MD10	数据流信号	
121	MD11	数据流信号	
122	VDDC	电源	
123	MD12	数据流信号	
124	MD13	数据流信号	
125	VSSM	地	
126	MD14	数据流信号	
127	MD15	数据流信号	
128	VDDM	电源（2.5V）	
129	MCK0N	主时钟信号（负）	
130	MCK0P	主时钟信号（正）	
131	CLKE	时钟使能	
132	MA11	列地址信号传输	
133	MA9	列地址信号传输	
134	MA8	列地址信号传输	
135	MA7	列地址信号传输	
136	MA6	列地址信号传输	
137	MA5	列地址信号传输	
138	MA4	列地址信号传输	
139	WEN	读写使能信号	
140	CASN	列地址指令信号	
141	RASN	行地址指令信号	
142	VDDM	电源（2.5V）	
143	VSSM	地	
144	BA0	栈地址信号	
145	BA1	栈地址信号	
146	MA10	列地址信号传输	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
147	MA0	列地址信号传输	
148	MA1	列地址信号传输	
149	MA2	列地址信号传输	
150	MA3	列地址信号传输	
151	VDDC	电源（1.2V）	
152	VSSC	地	
153	SDA	I^2C 总线数据线	
154	SCL	I^2C 总线时钟线	
155	RXD0	串行接收数据	
156	TXD0	串行发送数据	
157	PSYNC	P 同步信号输入	
158	RXD1	串行接收数据	
159	TXD1	串行发送数据	
160	MSCL	MI^2C 串行时钟线	
161	MSDA	MI^2C 串行数据线	
162	VDDH	电源（3.3V）	
163	GPIO01	通用输入与输出	
164	GPIO04	通用输入与输出	
165	GPIO02	通用输入与输出	
166	GPIO03	通用输入与输出	
167	TPWM	脉宽调制输出	
168	PWM2	脉宽调制输出	
169	VDDC	电源（1.2V）	该集成电路为视频处理与变频电路，采用 256 脚塑料扁平封装，分别采用+3.3V、+2.25V、+1.2V 三种供电形式，为集成电路内部各单元电路供电，并设置有数字高清信号输入接口电路和相关功能扩展 I/O 接口电路。应用电路见附图 2-521（以应用在长虹 LS02 机心液晶电视上为例）
170	VSSC	地	
171	SPI_SI	SPI 串行数据输入	
172	SPI_SO	SPI 串行数据输出	
173	SPI_SCK	SPI 串行时钟	
174	SPI_CEN	SPI 芯片使能	
175	IRIN	遥控信号输入	
176	POWERLOW	遥控接收信号输入	
177	PPWR	输出电源控制	
178	RESET	复位	
179	TESTMODE	测试模式	
180	VSB33	电源（3.3V）	
181	VSSC	地	
182	PDOWN	掉电控制	
183	KEY	本机键控信号输入	
184	SENSOR1	指示灯检测器	
185	SENSOR2	本机键控信号输入	
186	FS3	LED-G 绿灯信号输出	
187	FS4	LED-R 红灯信号输出	
188	AFT	自动频率微调控制	
189	PWM0	脉冲宽度调制	
190	PWM1	脉冲宽度调制	
191	VSSC	地	
192	VSB12	电源（1.2V）	
193	VSB12_PLL	电源（1.2V）	
194	XTALI	时钟晶振信号输入	
195	XTALO	时钟晶振信号输出	
196	PAVSS1	地	
197	MLF1	音频振荡滤波	
198	PAVDD1	电源（3.3V）	
199	PAVSS2	地	
200	PLF2	锁相环滤波器	
201	PAVDD2	电源（3.3V）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
202	LVDSVDDO	电源（3.3V）	
203	LVDSVSSO	地	
204	TD2P	对偶低电压差分信号（正）	
205	TD2M	对偶低电压差分信号（负）	
206	TCLK2P	时钟信号（正）	
207	TCLK2M	时钟信号（负）	
208	TC2P	对偶低电压差分信号（正）	
209	TC2M	对偶低电压差分信号（负）	
210	TB2P	对偶低电压差分信号（正）	
211	TB2M	对偶低电压差分信号（负）	
212	TA2P	对偶低电压差分信号（正）	
213	TA2M	对偶低电压差分信号（负）	
214	LVDSVSSO	地	
215	LVDSVSSO	地	
216	LVDS_VDDP	电源（1.2V）	
217	LVDSVDDO	电源（3.3V）	
218	TD1P	对偶低电压差分信号（正）	
219	TD1M	对偶低电压差分信号（负）	
220	TCLK1P	时钟信号（正）	
221	TCLK1M	时钟信号（负）	
222	TC1P	对偶低电压差分信号（正）	
223	TC1M	对偶低电压差分信号（负）	
224	TB1P	对偶低电压差分信号（正）	该集成电路为视频处理与变频电路，采用 256 脚塑料扁平封装，分别采用+3.3V、+2.25V、+1.2V 三种供电形式，为集成电路内部各单元电路供电，并设置有数字高清信号输入接口电路和相关功能扩展 I/O 接口电路。应用电路见附图 2-521（以应用在长虹 LS02 机心液晶电视上为例）
225	TB1M	对偶低电压差分信号（负）	
226	TA1P	对偶低电压差分信号（正）	
227	TA1M	对偶低电压差分信号（负）	
228	LVDSVDDO	电源（3.3V）	
229	LVDSVSSO	地	
230	PAVDD	电源（1.2V）	
231	PAVSS	地	
232	VSSC	地	
233	VDDC	电源	
234	DP15	数据输入与输出	
235	DP14	数据输入与输出	
236	DP13	数据输入与输出	
237	DP12	数据输入与输出	
238	DP11	数据输入与输出	
239	DP10	数据输入与输出	
240	DP9	数据输入与输出	
241	DP8	数据输入与输出	
242	DP_CLK	数据时钟输入	
243	VSSC	地	
244	VDDC	电源（1.2V）	
245	VSSC	地	
246	VDDH	电源（3.3V）	
247	DP7	数据输入与输出	
248	DP6	数据输入与输出	
249	DP5	数据输入与输出	
250	DP4	数据输入与输出	
251	DP3	数据输入与输出	
252	DP2	数据输入与输出	
253	DP1	数据输入与输出	
254	DP0	数据输入与输出	
255	DP_HS	行同步信号	
256	DP_VS	场同步信号	

（659）SVPEX-SREVB

引脚号	引脚符号	引 脚 功 能	备　注
1	XTALO	晶振输出	
2	PAVDD1	电源	
3	MLF1	滤波或基准（外接电容）	
4	PAVSS1	地	
5	PAVDD2	电源	
6	PLF2	滤波（外接电容）	
7	PAVSS2	地	
8	VSSC	地	
9	VDDC	电源	
10	AIN_HS	模拟输入_行同步信号输入	
11	AIN_VS	模拟输入_场同步信号输入	
12	TESTMODE	测试模式	
13	RESET	复位	
14	SCL	I^2C 串行时钟	
15	V5SF	电源（5V）	
16	SDA	I^2C 串行数据	
17	PWM	调宽脉冲输入	
18	FLD/IO	自动显示/输入与输出端	
19	VDDH	电源	
20	VSSH	地	
21	H	行同步信号输入	
22	V	场同步信号输入	
23	DE	数据输出允许控制	
24	PLL_VCC	电源	
25	PLL_GND	地	该集成电路为视频处理器，应用电路见附图 2-522（以应用在索尼 KDL-S40A12U 液晶电视上为例）
26	TD1+	数字对信号输出（正）	
27	TD1−	数字对信号输出（负）	
28	TCLK+	测试时钟（正）	
29	TCLK−	测试时钟（负）	
30	TC1+	数字对信号输出（正）	
31	TC1−	数字对信号输出（负）	
32	LVDSGND	地	
33	LVDSVCC	电源	
34	TB1+	数字对信号输出（正）	
35	TB1−	数字对信号输出（负）	
36	TA1+	数字对信号输出（正）	
37	TA1−	数字对信号输出（负）	
38	LVDSVDDP	电源	
39	GPO	通用输出	
40	VDDC	电源	
41	VSSC	地	
42	DIN19	数据输入	
43	DIN18	数据输入	
44	DIN17	数据输入	
45	DIN16	数据输入	
46	DIN15	数据输入	
47	DIN14	数据输入	
48	DIN13	数据输入	
49	DIN12	数据输入	
50	VDDH	电源	
51	VSSH	地	
52	DIN11	数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	DIN10	数据输入	
54	DIN9	数据输入	
55	DIN8	数据输入	
56	CLK	时钟信号输入	
57	DIN7	数据输入	
58	DIN6	数据输入	
59	DIN5	数据输入	
60	DIN4	数据输入	
61	DIN3	数据输入	
62	DIN2	数据输入	
63	DIN1	数据输入	
64	DIN0	数据输入	
65	VDDH	电源	
66	VSSH	地	
67	VDDC	电源	
68	VSSC	地	
69	DIN23	数据输入	
70	DIN22	数据输入	
71	DIN21	数据输入	
72	DIN20	数据输入	
73	MD0	数据总线输入与输出	
74	VSSC	地	
75	MD1	数据总线输入与输出	
76	MD2	数据总线输入与输出	
77	VDDM	电源	该集成电路为视频处理器，应用电路见附图 2-522（以应用在索尼 KDL-S40A12U 液晶电视上为例）
78	MD3	数据总线输入与输出	
79	DQM0	数据掩膜输入与输出	
80	VSSM	地	
81	VDDM	电源	
82	DQS0	数据选通输出	
83	VSSM	地	
84	MD4	数据总线输入与输出	
85	VDDM	电源	
86	MD5	数据总线输入与输出	
87	VSSM	地	
88	MD6	数据总线输入与输出	
89	VDDC	电源	
90	MD7	数据总线输入与输出	
91	MD8	数据总线输入与输出	
92	VSSC	地	
93	MD9	数据总线输入与输出	
94	MD10	数据总线输入与输出	
95	VDDM	电源	
96	MD11	数据总线输入与输出	
97	DQM1	数据掩膜输入与输出	
98	VSSM	地	
99	VDDM	电源	
100	DQS1	数据选通输出	
101	VSSM	地	
102	MD12	数据总线输入与输出	
103	VDDM	电源	
104	MD13	数据总线输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
105	VSSM	地	
106	MD14	数据总线输入与输出	
107	VDDC	电源	
108	MD15	数据总线输入与输出	
109	MA11	地址总线	
110	VSSC	地	
111	MA10	地址总线	
112	MA9	地址总线	
113	VDDC	电源	
114	MA8	地址总线	
115	MA7	地址总线	
116	VSSM	地	
117	MA6	地址总线	
118	MA5	地址总线	
119	VDDM	电源	
120	MA4	地址总线	
121	VSSM	地	
122	MA3	地址总线	
123	MA2	地址总线	
124	VDDM	电源	
125	MA1	地址总线	
126	MA0	地址总线	
127	VSSL	地	
128	VDDL	电源	
129	VSSM	地	该集成电路为视频处理器，应用电路见附图 2-522（以应用在索尼 KDL-S40A12U 液晶电视上为例）
130	MCLK0	主时钟输入	
131	MCLK0	主时钟输入	
132	VSSM	地	
133	CS0	芯片选择	
134	VDDM	电源	
135	CS1	芯片选择	
136	VDDM	电源	
137	RAS	行地址选通	
138	CAS	列地址选通	
139	VDDR	电源	
140	MVREF	参考电压	
141	VSSR	地	
142	WE	写使能	
143	VDDC	电源	
144	CLKE	时钟控制使能	
145	BA0	栈地址	
146	VSSC	地	
147	BA1	栈地址	
148	MD16	数据总线输入与输出	
149	VDDC	电源	
150	MD17	数据总线输入与输出	
151	VSSM	地	
152	MD18	数据总线输入与输出	
153	VDDM	电源	
154	MD19	数据总线输入与输出	
155	VSSM	地	
156	DQS2	数据选通输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
157	VDDM	电源	
158	VSSM	地	
159	DQM2	数据掩膜输入与输出	
160	MD20	数据总线输入与输出	
161	VDDM	电源	
162	MD21	数据总线输入与输出	
163	MD22	数据总线输入与输出	
164	VSSC	地	
165	MD23	数据总线输入与输出	
166	MD24	数据总线输入与输出	
167	VDDC	电源	
168	MD25	数据总线输入与输出	
169	VSSM	地	
170	MD26	数据总线输入与输出	
171	VDDM	电源	
172	MD25	数据总线输入与输出	
173	VSSM	地	
174	DQS3	数据选通输出	
175	VDDM	电源	
176	VSSM	地	
177	DQM3	数据掩膜输入与输出	
178	MD28	数据总线输入与输出	
179	VDDM	电源	
180	MD29	数据总线输入与输出	该集成电路为视频处理器，应用电路见附图 2-522（以应用在索尼 KDL-S40A12U 液晶电视上为例）
181	MD30	数据总线输入与输出	
182	VSSC	地	
183	MD31	数据总线输入与输出	
184	VDDC	电源	
185	VSSC	地	
186	VDDH	电源	
187	VSSH	地	
188	MPUGPIO4	通用输入与输出端	
189	MPUGPIO3	通用输入与输出端	
190	MPUGPIO2	通用输入与输出端	
191	MPUGPIO1	通用输入与输出端	
192	NC	空脚	
193	MPUGPIO0	通用输入与输出端	
194	A_D0	数据信号输入（用于输入总线接口信号）	
195	A_D1	数据信号输入（用于输入总线接口信号）	
196	A_D2	数据信号输入（用于输入总线接口信号）	
197	A_D3	数据信号输入（用于输入总线接口信号）	
198	VDDC	电源	
199	VSSC	地	
200	A_D4	数据信号输入（用于输入总线接口信号）	
201	A_D5	数据信号输入（用于输入总线接口信号）	
202	A_D6	数据信号输入（用于输入总线接口信号）	
203	A_D7	数据信号输入（用于输入总线接口信号）	
204	VDDH	电源	
205	VSSH	地	
206	ADDR0	地址信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
207	ADDR1	地址信号	
208	ADDR2	地址信号	
209	ADDR3	地址信号	
210	ADDR4	地址信号	
211	ADDR5	地址信号	
212	ADDR6	地址信号	
213	ADDR7	地址信号	
214	VDDC	电源	
215	VSSC	地	
216	RD	数据读出控制	
217	WR	数据写入控制	
218	ALE	地址锁存使能	
219	MPUCS0N	片选	
220	INT	中断控制	
221	AVDD_ADC3	电源	
222	AVSS_ADC3	地	
223	VREFN3	参考电压（负）	
224	VREFP3	参考电压（正）	
225	PR_P1	PC 的红基色信号输入	
226	PR_P2	PC 的红基色信号输入	
227	AVDD_ADC2	电源	
228	AVSS_ADC2	地	
229	VREFN_2	参考电压（负）	
230	VREFP_2	参考电压（正）	该集成电路为视频处理器，应用电路见附图 2-522（以应用在索尼 KDL-S40A12U 液晶电视上为例）
231	C	色度信号输入	
232	PB_B1	PC 的蓝基色信号输入	
233	PB_B2	PC 的蓝基色信号输入	
234	AVDD3_AVSP2	电源	
235	AVSS3_BG_ASS	地	
236	CVBS_OUTP	复合视频基带信号输出（正）	
237	CVBS_OUTN	复合视频基带信号输出（负）	
238	AVDD_ADC1	电源	
239	AVSS_ADC1	地	
240	VREFN_1	参考电压（负）	
241	VREFP_1	参考电压（正）	
242	CVBS1	复合视频基带信号输入	
243	CVBS2	复合视频基带信号输入	
244	CVBS3	复合视频基带信号输入	
245	AIN_N1	模拟信号输入	
246	Y_G1	亮度_绿基色信号输入	
247	AIN_N2	模拟信号输入	
248	Y_G2	亮度_绿基色信号输入	
249	AIN_N3	模拟信号输入	
250	VSSC	地	
251	VDDC	电源	
252	PDVDD	电源	
253	PDVSS	地	
254	PAVDD	电源	
255	PAVSS	地	
256	XTALI	晶振输入	

（660）SY8009

引脚号	引脚符号	引 脚 功 能	备　　注
1	EN	使能控制	该集成电路为同步降压稳压器，应用见附图 2-523（以应用在康佳 LED32F2200 液晶电视上为例）
2	GND	地	
3	LX	电感器连接	
4	VIN	输入端	
5	NC	空脚	
6	FB	输出反馈	

（661）SY8009A

引脚号	引脚符号	引 脚 功 能	备　　注
1	EN	使能控制	该集成电路为同步降压稳压器，采用 SSOT23-6 封装，应用在 LC32FS81B 液晶电视上
2	GND	地	
3	LX	电感器连接	
4	VIN	输入端	
5	NC	空脚	
6	FB	输出反馈	

（662）SY8122

引脚号	引脚符号	引 脚 功 能	备　　注
1	PGND	电源地	该集成电路为 DC/DC 电源芯片，SY8122 与 SY8122A 可以互换。应用在康佳 LED55IS95D 液晶电视上
2	VIN	电源电压输入	
3	AGND	信号地	
4	FB	反馈（此脚通过电阻分压器与 SW 输出的系统电压相连）	
5	COMP	自举升压（与 LX 脚相连一个 0.1μF 的电容，以驱动内部 MOSFET）	
6	EN	使能输入（高电平开启，低电平关闭）	
7	LX	开关电源输出（此脚需要连接到 LC 输出滤波器和自举电容上）	
8	LX	开关电源输出（此脚需要连接到 LC 输出滤波器和自举电容上）	

（663）SY8122A

引脚号	引脚符号	引 脚 功 能	备　　注
1	PGND	电源地	该集成电路为 DC/DC 电源芯片，SY8122 与 SY8122A 可以互换。应用在康佳 LED46IS95D、LEDIS97N、LED32F2200 等液晶电视上。应用电路见附图 2-524
2	VIN	电源电压输入	
3	AGND	信号地	
4	FB	反馈（此脚通过电阻分压器与 SW 输出的系统电压相连）	
5	COMP	自举升压（与 LX 脚相连一个 0.1μF 的电容，以驱动内部 MOSFET）	
6	EN	使能输入（高电平开启，低电平关闭）	
7	LX	开关电源输出（此脚需要连接到 LC 输出滤波器和自举电容上）	
8	LX	开关电源输出（此脚需要连接到 LC 输出滤波器和自举电容上）	

（664）SY8123

引脚号	引脚符号	引 脚 功 能	备 注
1	PGND	电源地	该集成电路为 DC/DC 电源芯片，SY8123 可以代换 SY8122 与 SY8122A。应用在康佳 LED55IS95D 液晶电视上
2	VIN	电源电压输入	
3	AGND	信号地	
4	FB	反馈(此脚通过电阻分压器与SW输出的系统电压相连)	
5	COMP	自举升压（与 LX 脚相连一个 0.1μF 的电容，以驱动内部 MOSFET）	
6	EN	使能输入（高电平开启，低电平关闭）	
7	LX	开关电源输出（此脚需要连接到 LC 输出滤波器和自举电容上）	
8	LX	开关电源输出（此脚需要连接到 LC 输出滤波器和自举电容上）	

（665）SYA105

引脚号	引脚符号	引 脚 功 能	备 注
1	BS	自举	采用 SOT23-6 封装，应用见附图 2-525（以应用在创维 8K96 机心液晶电视上为例）
2	GND	地	
3	FB	输出反馈	
4	EN	使能控制	
5	IN	输入端	
6	LX	电感器连接	

（666）TA1217AF

引脚号	引脚符号	引 脚 功 能	备 注
1	C-ch LPF	低通滤波器电容连接（为中心通道低音）	该集成电路为三通道数字音频前置处理器，应用电路见附图 2-526（以应用在东芝 26WL46C 液晶电视上为例）
2	C-ch INPUT	中通道信号输入	
3	W-ch INPUT	超重低音声道信号输入	
4	W-ch LPF	超重低音声道低通滤波器输入	
5	W-ch LPF	超重低音声道低通滤波器输入	
6	W-ch LPF	超重低音声道低通滤波器输入	
7	W-ch Filter	超重低音声道滤波	
8	Ripple Filter	纹波过滤器	
9	GND	地	
10	W-ch OUTPUT	超重低音声道信号输出	
11	Port1	端口 1 输入	
12	Port2	端口 2 输入	
13	W-ch Offset	超重低音声道偏置	
14	Port3	端口 3 输出	
15	Port4	端口 4 输出	
16	Port5	端口 5 输出	
17	Port6	端口 6 输出	
18	C-ch INPUT	中通道信号输入	
19	C-ch Filter	中心通道滤波	
20	SDA	I^2C 总线数据输入与输出	
21	SCL	I^2C 总线时钟输入	
22	Balance Filter	平衡滤波	
23	Volume Filter	音量滤波	
24	Bass Filter	低音滤波器	
25	L-ch OUTPUT	左通道信号输出	
26	R-ch OUTPUT	右通道信号输出	
27	R-ch LPF	右通道低通滤波器	
28	VCC	电源	
29	R-ch HPF	右通道高通滤波	
30	R-ch INPUT	右通道信号输入	
31	Treble Filter	高音滤波	
32	L-ch LPF	左通道低通滤波	
33	L-ch HPF	左通道高通滤波	
34	L-ch INPUT	左通道信号输入	
35	Address Switch	从地址开关信号输入	
36	C-ch HPF	中心通道高通滤波	

（667）TA1318AF

引脚号	引脚符号	引 脚 功 能	备　注
1	HD2-IN	行同步信号输入	该集成电路为同步处理器、频率计 IC，采用 SSOP30 封装，用于电视分量信号。内部结构框图见附图 2-527，应用电路见附图 2-528（以应用在东芝 26WL46C 液晶电视上为例）
2	VD2-IN	场同步信号输入	
3	HD1-IN	行同步信号输入	
4	VD1-IN	场同步信号输入	
5	ANALOG GND	地	
6	NC	空脚	
7	AFC FIITER	自动频率控制滤波	
8	NC	空脚	
9	HVCO	行振荡器	
10	NC	空脚	
11	VCC	电源（9V）	
12	DAC2	DAC 输出	
13	VD3-IN	场同步信号输入	
14	HD3-IN	行同步信号输入	
15	CP-OUT	钳位脉冲输出	
16	HD1-OUT	行同步输出	
17	NC	空脚	
18	DIGITAL GND	地	
19	HD2-OUT	行同步信号输出	
20	NC	空脚	
21	SDA	I^2C 总线数据	
22	SCL	I^2C 总线时钟	
23	ADDRESS SW	从地址开关	
24	SYNC2-IN	同步信号输入	
25	DAC1	DAC 输出	
26	SYNC1-IN	同步信号输入	
27	NC	空脚	
28	VD1-OUT	场同步信号输出	
29	VD2-OUT	场同步信号输出	
30	DAC3	DAC 输出	

（668）TA1343N

引脚号	引脚符号	引 脚 功 能	备　注
1	O.C.	低音提升电路中直流偏置电路退耦滤波	该集成电路为伴音处理芯片，采用 DIP24 脚封装，最大电压为 12V，最大功率为 1400mW，工作温度范围为−20～+75℃，贮存温度范围为−55～+150℃。应用在海尔 L20AV6-A0 液晶电视上，内部框图见附图 2-529
2	C4	外接移相电路电容	
3	C3	外接移相电路电容	
4	C2	外接移相电路电容	
5	C1	外接移相电路电容	
6	LCH INPUT	L 声道音频输入端	
7	GND	地	
8	RCH INPUT	R 声道音频输入端	
9	BIAS FILTER	偏置电路噪声检测滤波	
10	BASS LPF（R）	R 路低音控制电路低通滤波	
11	TREBLE HPF（R）	R 路高音控制电路高通滤波	
12	WCH OUTPUT	重低音输出端	
13	RCH OUTPUT	R 路音频信号输出端	
14	TREBLE HPF（L）	L 路高音控制电路高通滤波	
15	BASS LPF（L）	L 路低音控制电路低通滤波	
16	LCH OUTPUT	L 路音频信号输出端	
17	WOOFER LPF1	重低音电路低通滤波 1	
18	WOOFER LPF2	重低音电路低通滤波 2	
19	WOOFER LPF3	重低音电路低通滤波 3	
20	VCC	供电端 9V	
21	VOLUME FILTER	音量控制电路滤波	
22	WOOFER FILTER	重低音电平控制电路滤波	
23	SCL	时钟线	
24	SDA	数据线	

（669）TA2020

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	TA2020 是双音频功率输出集成电路，可输出左右声道音频功率信号，工作电压范围 8.5～14.2V。应用在长虹 LS09 机心等液晶电视中。典型应用电路见附图 2-530
2	V5D	数字 5V 直流	
3	AGND1	地	
4	REF	内部参考电压	
5	NC	空脚	
6	OVERLOADB	逻辑低输出显示输入信号过载	
7	AGND2	地	
8	V5A	模拟 5V 直流	
9	VP1	输入级输出	
10	IN1	单端输入	
11	MUTE	静音/闲置控制	
12	VP2	输入级输出	
13	IN2	单端输入	
14	BIASCAP	输入级偏置电压	
15	NC	空脚	
16	AGND3	地	
17	SLEEP	设置为逻辑高电平时，器件进入低功耗模式；如果不使用该引脚应接地	
18	FAULT	过热保护输出端，高电平有效，或表示一路输出短路到地，或另一路短路到地	
19	PGND2	地	
20	DGND	地	
21	OUTP2	桥接输出	
22	VDD2	电源	
23	OUTM2	桥接输出	
24	OUTM1	桥接输出	
25	VDD1	电源	
26	OUTP1	桥接输出	
27	VDDA	电源	
28	PGND1	地	
29	CPUMP	电荷泵输出	
30	5VGEN	整流直流 5V 电源给输入部分供电	
31	DCAP2	电荷泵开关	
32	DCAP1	电荷泵开关	

（670）TA2024

引脚号	引脚符号	引 脚 功 能	备　注
1	+5VGEN	5V 整流	该集成电路为双声道 T 类数字音频功放集成电路，采用 36 脚 SOP 封装，工作电源电压为 8.5～13.2V，工作温度范围为 0～70℃，环境温度为–40～+150℃。应用在长虹 LP06 机心液晶电视、东芝 26WL66C 液晶电视、夏普 LC-32BV6E 等电视上。内部框图见附图 2-531，应用电路见附图 2-532（以应用在东芝 26WL46C 液晶电视上为例）
2	DCAP2	泵电流开关	
3	DCAP1	泵电流开关	
4	V5D	数字 5V	
5	AGND1	模拟地	
6	REF	内部基准电压	
7	OVERLOADB	过载检测输出	
8	AGND2	模拟地	
9	V5A	模拟 5V	
10	VP1	输入级	
11	IN1	单端输入	
12	MUTE	静音信号	
13	NC	空脚	
14	VP2	输入级	
15	IN2	单端输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
16	BIASCAP	偏置电压	该集成电路为双声道 T 类数字音频功放集成电路，采用 36 脚 SOP 封装，工作电源电压为 8.5～13.2V，工作温度范围为 0～70℃，环境温度为−40～+150℃。应用在长虹 LP06 机心液晶电视、东芝 26WL66C 液晶电视、夏普 LC-32BV6E 等电视上。内部框图见附图 2-531，应用电路见附图 2-532（以应用在东芝 26WL46C 液晶电视上为例）
17	AGND3	模拟地	
18	SLEEP	休眠模式控制	
19	FAULT	输出热过载检测	
20	PGND2	功率地	
21	NC	空脚	
22	DGND	数字地	
23	NC	空脚	
24	OUTP2	桥输出	
25	VDD2	电源	
26	VDD2	电源	
27	OUTM2	桥输出	
28	OUTM1	桥输出	
29	VDD1	电源	
30	VDD1	电源	
31	OUTP1	桥输出	
32	NC	空脚	
33	VDDA	模拟电源 12V	
34	NC	空脚	
35	PGND	功率地	
36	CPUMP	充电泵输出	

（671）TA8246AHQ

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	该集成电路为双伴音功放电路，内部框图见附图 2-533，应用电路见附图 2-534（以应用在东芝 32WL48C 液晶电视上为例）
2	IN（R）	音频放大器输入（右声道）	
3	GND	地	
4	IN（L）	音频放大器输入（左声道）	
5	MUTE	静音控制	
6	FILTER	滤波器	
7	MUTETC	静音控制（外接电容）	
8	OUT1（L）	音频放大器输出（左声道）	
9	VCC	电源	
10	GND	地	
11	NC	空脚	
12	OUT2（R）	音频放大器输出（右声道）	

（672）TAA2008

引脚号	引脚符号	引 脚 功 能	备　注
1	OAOUT2	输入级输出	该集成电路为数字功放 IC，采用数字功率处理技术，采用 32 脚 QFN 封装，典型应用电路见附图 2-535，实际应用电路见附图 2-536（以应用在 TCL MS18 机心液晶电视上为例）
2	INV2	单端输入	
3	BIA SCAP	输入级偏压	
4	AGND3	地	
5	SLEEP	休眠信号（置位为逻辑高电平时，设备处于低功率模式；如果不用，则接地）	
6	FAULT	故障信号（过热时逻辑置位为高电平，输出对地短接）	
7	PGND2	电源地（高电流）	
8	DGAND	数字地	
9	NC	空脚	
10	OUTP2	桥接输出	
11	VDD2	电源（12V）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
12	OUTM2	桥接输出	该集成电路为数字功放 IC，采用数字功率处理技术，采用 32 脚 QFN 封装，典型应用电路见附图 2-535，实际应用电路见附图 2-536（以应用在 TCL MS18 机心液晶电视上为例）
13	OUTM1	桥接输出	
14	VDD1	电源（12V）	
15	OUTP1	桥接输出	
16	NC	空脚	
17	VDDA	电源（12V）	
18	PGND1	电源地（高电流）	
19	CPUMP	电荷泵输出	
20	5VGEN	输入部分 5V 电源	
21	DCAP2	电荷泵开关脚	
22	DCAP1	电荷泵开关脚	
23	V5D	数字 5VDC	
24	AGND1	模拟地	
25	REF	内置基准电压	
26	OVERLOADB	放大器过载信号输入，逻辑低电平输出	
27	AGND2	模拟地	
28	V5A	模拟 5VDC	
29	OAOUT1	输入级输出	
30	INV1	单端输入	
31	MUTE	静音（高电平）	
32	NC	空脚	

（673）TAS3108

引脚号	引脚符号	引 脚 功 能	备　注
1	AVSS	地	该集成电路为音频数字信号处理器，采用 38 脚 TSSOP 封装，应用电路见附图 2-537（以应用在夏普 LC-42D43U 液晶电视为例）
2	VR_PLL	内部稳压器	
3	XTALI	振荡器输入	
4	XTALO	振荡器输出	
5	MCLKI	主时钟输入	
6	MICROCLK_DIV	内部微处理器时钟分频控制	
7	CS0	芯片选择	
8	GPIO	通用输入与输出控制	
9	DVDD	电源	
10	DVSS	地	
11	SDIN1	串行数据输入	
12	SDIN2	串行数据输入	
13	SDIN3	串行数据输入	
14	SDIN4	串行数据输入	
15	SDA1	I^2C 端口 1 数据	
16	SCL1	I^2C 端口 1 时钟	
17	SDA2	I^2C 端口 2 数据	
18	SCL2	I^2C 端口 2 时钟	
19	LRCLK	采样速率时钟（左右通道）	
20	SCLKIN	位时钟输入	
21	MCLKO	主时钟输出	
22	SCLKOUT1	位时钟 1 输出（用于串行时钟输入）	
23	SCLKOUT2	位时钟 2 输出（用于串行时钟输出）	
24	SDOUT4	串行数据输出	
25	SDOUT3	串行数据输出	
26	SDOUT2	串行数据输出	
27	SDOUT1	串行数据输出	
28	VR_DIG	内部稳压器	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
29	DVSS	地	该集成电路为音频数字信号处理器，采用 38 脚 TSSOP 封装，应用电路见附图 2-537（以应用在夏普 LC-42D43U 液晶电视为例）
30	DVDD	电源	
31	PDN	关机	
32	RESET	复位	
33	RESERVED	保留	
34	PLL0	PLL 控制	
35	PLL1	PLL 控制	
36	PLL2	PLL 控制	
37	RESERVED	保留	
38	AVDD	电源	

（674）TAS3124D2

引脚号	引脚符号	引 脚 功 能	备　注
1	PVCCL	电源	采用 TSSOP-24 引脚封装，输入电压范围为 10~26V。应用电路见附图 2-538（以应用在创维 8K49 机心液晶电视上为例）
2	$\overline{SD}$	关机信号（为 IC）	
3	PVCCL	电源	
4	MUTE	静音信号（快速禁用/启用）	
5	LIN	音频输入（为左通道）	
6	RIN	音频输入（为右通道）	
7	BYPASS	前置放大器输入参考	
8	AGND	地	
9	AGND	地	
10	PVCCR	电源	
11	VCLAMP	内部发生器电源（为自举电容）	
12	PVCCR	电源	
13	PGNDR	地	
14	PGNDR	地	
15	ROUT	D 类 H 桥负输出（为右通道）	
16	BSR	自举输入与输出（为右通道）	
17	GAIN1	增益选择最高有效位	
18	GAIN0	增益选择最低有效位	
19	AVCC	电源	
20	AVCC	电源	
21	BSL	自举输入与输出（为左通道）	
22	LOUT	D 类 H 桥正输出（为左通道）	
23	PGNDL	地	
24	PGNDL	地	

（675）TAS5001PFBR

引脚号	引脚符号	引 脚 功 能	备　注
1	MCLK_IN	主时钟输入	该集成电路为数字音频处理器，采用 48 脚 TQFP 封装，内部框图见附图 2-539，应用电路见附图 2-540（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	AVDD2	PLL 模拟电源	
3	PLL_FLT_OUT	输出终端（外部 PLL 滤波器）	
4	PLL_FLT_RET	外部 PLL 滤波器返回	
5	AVSS2	PLL 模拟地	
6	NC	空脚	
7	$\overline{RESET}$	复位（低态有效）	
8	$\overline{PDN}$	掉电（低态有效）	
9	VALID_R	PWM 右输出（高态有效）	
10	M_S	主/从（主=1，从=0）	
11	NC	空脚	
12	DVDD	逻辑数字电源	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
13	DVSS1	逻辑数字地	该集成电路为数字音频处理器，采用 48 脚 TQFP 封装，内部框图见附图 2-539，应用电路见附图 2-540（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
14	DVDD1	逻辑数字电源	
15	DVSS1	逻辑数字地	
16	MCLK_OUT	缓冲系统时钟输出	
17	SCLK	移位时钟	
18	LRCLK	左右时钟	
19	SDIN	立体声串行音频数据输入	
20	MOD2	串行接口选择	
21	MOD1	串行接口选择	
22	MOD0	串行接口选择	
23	VALID_L	PWM 左输出（高态有效）	
24	DVSS3_R	PWM 输出数字地（右）	
25	DVDD3_R	PWM 输出数字电源（右）	
26	NC	空脚	
27	NC	空脚	
28	PWM_AM_R	PWM 右输出（差分−）	
29	PWM_AP_R	PWM 右输出（差分+）	
30	DVSS2	数字地（为 PWM 时钟恢复）	
31	DVDD2	数字电源（为 PWM 时钟恢复）	
32	NC	空脚	
33	NC	空脚	
34	PWM_AM_L	PWM 左输出（差分−）	
35	PWM_AP_L	WPM 左输出（差分+）	
36	DVDD3_L	PWM 输出数字电源（左）	
37	DVSS3_L	PWM 输出数字地（左）	
38	$\overline{\text{MUTE}}$	静音信号	
39	DBSPD	采样率两倍的速度（ 88.2 kHz 或 96 kHz ），高态有效	
40	STEST	测试	
41	FTEST	测试	
42	DEM_SEL	去加重选择（0 = 44.1 kHz， 1 = 48 kHz）	
43	DEM_EN	去加重启用，高态有效	
44	AVSS1	振荡器模拟地	
45	OSC_CAP	振荡器相位反馈	
46	XTL_OUT	晶体输出	
47	XTL_IN	时钟或晶振输入	
48	AVDD1	振荡器模拟电源	

（676）TAS5101DAPR

引脚号	引脚符号	引 脚 功 能	备 注
1	PWM_AP	PWM 输入 A（+）	TAS5101DAPR 是一种具有双通道输出的数字音频功率放大器，输出端直接驱动扬声器，内部框图见附图 2-541，应用电路见附图 2-542（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	PWM_AM	PWM 输入 A（−）	
3	$\overline{\text{ERR1}}$	错误/警告报告指示	
4	$\overline{\text{ERR0}}$	错误/警告报告指示	
5	$\overline{\text{SHUTDOWN}}$	关断	
6	DVDD	3.3V 数字电源（为逻辑）	
7	DVSS	数字地	
8	DVSS	数字地	
9	DVSS	数字地	
10	VRFILT	参考电压滤波	
11	BIAS_A	偏置（外部电阻连接到 DVSS）	
12	BIAS_B	偏置（外部电阻连接到 DVSS）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
13	$\overline{\text{PWDN}}$	掉电	TAS5101DAPR 是一种具有双通道输出的数字音频功率放大器，输出端直接驱动扬声器，内部框图见附图 2-541，应用电路见附图 2-542（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
14	$\overline{\text{RESET}}$	复位和静音模式	
15	PWM_BM	PWM 输入 B（−）	
16	PWM_BP	PWM 输入 B（+）	
17	PVDDB2	高压电源（低压差稳压器 B 侧）	
18	LDROUTB	低压降稳压器输出 B	
19	BOOTSTRAPB	自举电容（为 H 桥 B）	
20	PVDDB1	高压电源（为 H 桥 B）	
21	PVDDB1	高压电源（为 H 桥 B）	
22	OUTPVTB	H 桥输出 B	
23	OUTPVTB	H 桥输出 B	
24	PVSS	地	
25	PVSS	地	
26	OUTPVTA	H 桥输出 A	
27	OUTPVTA	H 桥输出 A	
28	PVDDA1	高压电源（为 H 桥 A）	
29	PVDDA1	高压电源（为 H 桥 A）	
30	BOOTSTRPA	自举电容（为 H 桥 A）	
31	LDROUTA	低压降稳压器输出 A	
32	PVDDA2	高压电源（低压差稳压器 A 侧）	

（677）TAS5122DCAR

引脚号	引脚符号	引 脚 功 能	备　注
1	GND1	地	该集成电路为 30W 立体声数字放大器，应用电路见附图 2-543（以应用在 LG 47LC7R 液晶电视上为例）
2	GND2	地	
3	GREG	栅极驱动电压调整退耦	
4	DVDD	输入与输出参考电源输入（3.3V）	
5	GND	地	
6	DGND	数字输入与输出参考地	
7	GND	地	
8	PWM_AP	输入信号（正），半桥 A	
9	PWM_AM	输入信号（负），半桥 A	
10	$\overline{\text{RESET_AB}}$	复位信号（低态有效）	
11	PWM_BM	输入信号（负），半桥 B	
12	PWM_BP	输入信号（正），半桥 B	
13	DREG	数字电源电压调整退耦	
14	M1	模式选择	
15	M2	模式选择	
16	M3	模式选择	
17	DREG_RTN	数字电源电压调整退耦返回	
18	PWM_CP	输入信号（正），半桥 C	
19	PWM_CM	输入信号（负），半桥 C	
20	RESET_CD	复位信号（低态有效）	
21	PWM_DM	输入信号（负），半桥 D	
22	PWM_DP	输入信号（正），半桥 A	
23	SD_AB	关机信号（为半桥 A 和 B）	
24	SD_CD	关机信号（为半桥 C 和 D）	
25	OTW	超温报警输出	
26	GREG	栅极驱动电压调整退耦	
27	GND	地	
28	GND	地	
29	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
30	GVDD	片上栅极驱动器和数字电源电压调节器的电源电压	
31	BST_D	HS 自举电源	
32	PVDD_D	电源（半桥 D）	
33	PVDD_D	电源（半桥 D）	
34	OUT_D	输出，半桥 D	
35	OUT_D	输出，半桥 D	
36	GND	地	
37	GND	地	
38	OUT_C	输出，半桥 C	
39	OUT_C	输出，半桥 C	
40	PVDD_C	电源（半桥 C）	
41	PVDD_C	电源（半桥 C）	该集成电路为 30W 立体声数字放大器，应用电路见附图 2-543（以应用在 LG 47LC7R 液晶电视上为例）
42	BST_C	HS 自举电源	
43	BST_B	HS 自举电源	
44	PVDD_B	电源（半桥 B）	
45	PVDD_B	电源（半桥 B）	
46	OUT_B	输出，半桥 B	
47	OUT_B	输出，半桥 B	
48	GND	地	
49	GND	地	
50	OUT_A	输出，半桥 A	
51	OUT_A	输出，半桥 A	
52	PVDD_A	电源（半桥 A）	
53	PVDD_A	电源（半桥 A）	
54	BST_A	HS 自举电源	
55	GVDD	片上栅极驱动器和数字电源电压调节器的电源电压	
56	GND	地	

（678）TAS5706

引脚号	引脚符号	引 脚 功 能	备 注
1	OUT_B	输出，半桥 B	
2	PGND_B	地	
3	PGND_B	地	
4	OUT_A	输出，半桥 A	
5	OUT_A	输出，半桥 A	
6	PGND_A	地	
7	PGND_A	地	
8	PVCC_A	电源	
9	PVCC_A	电源	
10	AVDD	电源	该集成电路为立体声 D 类音频功率放大电路，应用在创维 32L05HR（8M60 机心）液晶电视上
11	AVSS	地	
12	PLL_FLTN	PLL 负输入	
13	PLL_FLTP	PLL 正输入	
14	VR_ANA	内部产生 1.8V 模拟电源电压	
15	DVDD	电源（3.3V 数字）	
16	RESET	复位	
17	PDN	电源关闭（低电平）	
18	VREG_EN	电压调节器使能	
19	OSC_RES	振荡器微调电阻	
20	DVSS	数字地	
21	MUTE	静音输出	
22	LRCLK	串行音频数据输入左/右时钟（采样率时钟）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
23	SCLK	串行音频数据时钟	
24	SDIN2	串行音频数据 2 输入	
25	SDIN1	串行音频数据 1 输入	
26	DVSS	数字地	
27	VR_DIG	内部产生 1.8V 数字电源电压	
28	SDA	I^2C 串行控制数据接口输入与输出	
29	SCL	I^2C 串行控制时钟输入	
30	HPSEL	耳机选择	
31	STEST	测试终端（直接连接到地）	
32	TEST2	测试终端（连接到 DVDD）	
33	DVDD	电源（3.3V 数字）	
34	MCLK	主时钟输入（输入频率范围为 4.9~49MHz）	
35	BKND_ERR	产生后端误差序列	
36	VALID	通道 PWM 有效输出	
37	HPL_PWM	耳机左通道 PWM 输出	
38	HPR_PWM	耳机右通道 PWM 输出	
39	SUB_PWM-	重低音扬声器负 PWM 输出	
40	SUB_PWM+	重低音扬声器正 PWM 输出	
41	PVCC_D	电源	
42	PVCC_D	电源	该集成电路为立体声 D 类音频功率放大电路，应用在创维 32L05HR（8M60 机心）液晶电视上
43	PGND_D	地	
44	PGND_D	地	
45	OUT_D	输出，半桥 D	
46	OUT_D	输出，半桥 D	
47	PGND_C	地	
48	PGND_C	地	
49	OUT_C	输出，半桥 C	
50	OUT_C	输出，半桥 C	
51	PVCC_C	电源	
52	PVCC_C	电源	
53	BST_C	高侧自举供应半桥 C	
54	VCLAMP_CD	内部产生电源电压为通道 C 和 D 栅极驱动	
55	BST_D	高侧自举供应半桥 D	
56	BYPASS	内部参考电压（相等于 VCC/8）	
57	AGND	地	
58	AVCC	电源	
59	BST_A	高侧自举供应半桥 A	
60	VCLAMP_AB	内部产生电源电压为通道 A 和 B 栅极驱动	
61	BST_B	高侧自举供应半桥 B	
62	PVCC_B	电源	
63	PVCC_B	电源	
64	OUT_B	输出，半桥 B	

（679）TAS5707A

引脚号	引脚符号	引 脚 功 能	备　注
1	OUT_A	输出（半桥 A）	该集成电路为立体声数字音频功率放大器，应用在 TCL L42E5300A（MS99 机心）、TCL L32E5390A-3D（MS801 机心）、海尔 LE46M300P 液晶电视上。应用电路见附图 2-544（以应用在海尔 LE46M300P 液晶电视上为例）
2	PVCC_A	电源	
3	PVCC_A	电源	
4	BST_A	高边自举电源（为半桥 A）	
5	VCLAMP_AB	栅极驱动器内部稳压器输出	
6	SSTIMER	控制斜波时间	
7	OC_ADJ	模拟过流编程	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
8	NC	空脚	该集成电路为立体声数字音频功率放大器，应用在 TCL L42E5300A（MS99 机心）、TCL L32E5390A-3D（MS801 机心）、海尔 LE46M300P 液晶电视上。应用电路见附图 2-544（以应用在海尔 LE46M300P 液晶电视上为例）
9	AVSS	地	
10	PLL_FLTM	PLL 负环路滤波器终端	
11	PLL_FLTP	PLL 正环路滤波器终端	
12	VR_ANA	内部稳压 1.8V 模拟电源电压	
13	AVDD	模拟电源（3.3V）	
14	$\overline{\text{FAULT}}$	后端错误指示	
15	MCLK	主时钟输入	
16	OSC_RES	振荡器定时电阻	
17	DVSSO	地（振荡器）	
18	VR_DIG	内部稳压 1.8V 数字电源电压	
19	$\overline{\text{PDN}}$	掉电	
20	LRCLK	串行音频数据输入左/右时钟	
21	SCLK	串行音频数据时钟	
22	SDIN	串行音频数据输入	
23	SDA	I^2C 串行控制数据接口输入与输出	
24	SCL	I^2C 串行控制时钟输入	
25	$\overline{\text{RESET}}$	复位	
26	STEST	工厂测试	
27	DVDD	数字电源（3.3V）	
28	DVSS	数字地	
29	GND	地	
30	AGND	模拟地	
31	VREG	数字调节器输出	
32	VCLAMP_CD	栅极驱动器内部稳压器输出	
33	BST_D	高边自举电源（半桥 D）	
34	AVCC	电源	
35	PVCC	电源	
36	OUT_D	输出（半桥 D）	
37	PGND_CD	地	
38	PGND_CD	地	
39	OUT_C	输出（半桥 C）	
40	PVCC_D	电源	
41	PVCC_D	电源	
42	BST_C	高边自举电源（半桥 C）	
43	BST_B	高边自举电源（半桥 B）	
44	PVCC_B	电源	
45	PVCC_C	电源	
46	OUT_B	输出（半桥 B）	
47	PGND_AB	地	
48	PGND_AB	地	

（680）TAS5711

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUTA	半桥输出 A	TAS5711 是 20 瓦，高效率，数字驱动立体声桥接扬声器的音频功率放大器，输入电压范围为 8～26V，可以输出重低音功能，可以外接无源重低音和电视组成 2.1 声道的音响。采用 HTQFP-48 封装，应用在创维 8M92、8M93、8M94、8K96 机心上。应用电路见附图 2-545（以应用在创维 8K96 机心上为例）
2	PVDDA	半桥输出供电输入	
3	PVDDA	半桥输出供电输入	
4	BSTA	高频部分半桥输出 A	
5	GVDD_OUT	栅极驱动器内部稳压器输出	
6	SSTIMER	控制斜波时间	
7	AC_ADJ	模拟过电流调节	
8	PBTL	工作模式选择	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
9	AVSS	模拟地	
10	PLL_FLTM	PLL 环路滤波器终端（负）	
11	PLL_FLTP	PLL 环路滤波器终端（正）	
12	VR_ANA	内部稳压 1.8V 模拟电源电压	
13	AVDD	模拟电源（3.3V）	
14	A_SEL	A 值选择	
15	MCLK	主时钟	
16	OSC_RES	晶振修正电阻	
17	DVSSO	振荡器地	
18	VR_DIG	内部稳压 1.8 V 数字电源电压	
19	PWR_DN	开关	
20	LRCK	输入串行音频数据左/右位时钟	
21	SCLK	串行音频数据时钟	
22	SDAIN	串行音频数据输入	
23	SDA	I^2C 串行数据输入与输出	
24	SCL	I^2C 串行时钟输入	
25	RESET	复位信号	TAS5711 是 20 瓦，高效率，数字驱动立体声桥接扬声器的音频功率放大器，输入电压范围为 8～26V，可以输出重低音功能，可以外接无源重低音和电视组成 2.1 声道的音响。采用 HTQFP-48 封装，应用在创维 8M92、8M93、8M94、8K96 机心上。应用电路见附图 2-545（以应用在创维 8K96 机心上为例）
26	STEST	工厂测试	
27	DVDD	数字电源（3.3V）	
28	DVSS	数字地	
29	GND	地	
30	AGND	模拟地	
31	VREG	数字稳压输出	
32	GVDD_OUT	栅极驱动器内部稳压器输出	
33	BST_D	高频部分半桥输出 D	
34	PVDD_D	电源（半桥输出 D）	
35	PVDD_D	电源（半桥输出 D）	
36	OUTD	半桥输出 D	
37	PGND_CD	地（半桥 C 和 D）	
38	PGND_CD	地（半桥 C 和 D）	
39	OUTC	半桥输出 C	
40	PVDD_C	电源（半桥输出 C）	
41	PVDD_C	电源（半桥输出 C）	
42	BST_C	高频部分半桥输出 C	
43	BST_B	高频部分半桥输出 B	
44	PVDD_B	电源（半桥输出 B）	
45	PVDD_B	电源（半桥输出 B）	
46	OUTB	半桥输出 B	
47	PGND_AB	地（半桥 A 和 B）	
48	PGND_AB	地（半桥 A 和 B）	

（681）TB1274

引脚号	引脚符号	引 脚 功 能	备　注
1	CVBS1/Y1-IN	复合视频 1/亮度 1 输入	该集成电路为彩色解码处理电路，能够进行 PAL/NTSC/SECAM 的多制式自动识别和解码，并能够自动识别 50/60Hz 的信号，内部具有用于彩色解码的 3.58MHz、4.43MHz 彩色副载波信号形成电路。采用 QFP48 脚封装
2	SYNC IN	同步输入	
3	CVBS OUT	复合视频输出	
4	VS	场同步输出	
5	COMB Y-IN	梳状滤波器亮度输入	
6	DVDD	DDS/BUS/V-CD/H-CD 部分电源	
7	COMB C-IN/FORCED-S	梳状滤波器色度输入/SECAM 强制模式	
8	DGND	DDS/BUS/V-CD/H-CD 部分接地	
9	HS	行同步信号输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
10	SCP	消堡脉冲输出	
11	YVI　OUT	同步信号输出	
12	SYNC VCC	同步电路电源	
13	SCL	I^2C 总线时钟	
14	SDA	I^2C 总线数据	
15	YS3	RGB1 主信号和 RGB1 信号转换开关信号	
16	SYNC GND	同步电路地	
17	CR1 IN	色差信号输入	
18	CB1 IN	色度信号输入	
19	Y1 IN	色度信号输入	
20	CLP FIL	亮度钳位电容连接	
21	Y OUT	色差信号输出	
22	CB OUT	色差信号输出	
23	CR OUT	色差信号输出	
24	YS1 Y/CB/CR2 IN	主信号和 Y/CB/CR2 信号转换开关信号	
25	B1 IN	蓝信号输入	
26	G1 IN	绿信号输入	该集成电路为彩色解码处理电路，能够进行 PAL/NTSC/SECAM 的多制式自动识别和解码，并能够自动识别 50/60Hz 的信号，内部具有用于彩色解码的 3.58MHz、4.43MHz 彩色副载波信号形成电路。采用 QFP48 脚封装
27	R1 IN	红信号输入	
28	Y/C GND	Y/C/TEXT/VIDEO-SW/1HDL 部分接地	
29	CR2 IN	色差信号输入	
30	CB2 IN	色差信号输入	
31	Y2 IN	色差信号输入	
32	Y C VCC	亮度/色度电源	
33	B2 IN	蓝信号输入	
34	G2 IN	绿信号输入	
35	R2 IN	红信号输入	
36	YS2 YM	主信号与 RGB2 信号转换开关信号	
37	FIL	滤波	
38	XTAL	晶振 16.2MHz	
39	C3 IN	C3 信号输入	
40	APC FIL	鉴相器滤波端	
41	CVBS3 Y3 IN	复合视频 3/亮度 3 输入	
42	ADDRESS	地址选择	
43	C2 IN	C2 信号输入	
44	CVBS2 /Y2 IN	复合视频 2/亮度 2 输入	
45	COMB SYS	梳状滤波系统选择	
46	FSC OUT	彩色副载输出	
47	AFC FIL	AFC 滤波	
48	C1 IN	C1 信号输入	

（682）TB1274AF

引脚号	引脚符号	引 脚 功 能	备　注
1	CVBS1/Y1-IN	复合视频 1/亮度 1 输入	
2	SYNC IN	同步输入	
3	CVBS OUT	复合视频输出	
4	VS	场同步输出	该集成电路为彩色解码处理电路，采用 QFP48 脚封装，应用电路见附图 2-546（以应用在东芝 26WL46C 液晶电视上为例）
5	COMB Y-IN	梳状滤波器亮度输入	
6	DVDD	数字电源	
7	COMB C-IN/FORCED-S	梳状滤波器色度输入/SECAM 强制模式	
8	DGND	数字地	
9	HS	行同步信号输出	
10	SCP	沙堡脉冲输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
11	Yvi　OUT	同步信号输出	
12	SYNC VCC	同步电路电源	
13	SCL	I^2C 总线时钟	
14	SDA	I^2C 总线数据	
15	YS3	RGB1 主信号和 RGB1 信号转换开关信号	
16	SYNC GND	同步电路地	
17	CR1 IN	色差信号输入	
18	CB1 IN	色度信号输入	
19	Y1 IN	色度信号输入	
20	CLP FIL	亮度钳位电容连接	
21	Y OUT	色差信号输出	
22	CB OUT	色差信号输出	
23	CR OUT	色差信号输出	
24	YS1 Y/CB/CR2 IN	主信号和 Y/CB/CR2 信号转换开关信号	
25	B1 IN	蓝信号输入	
26	G1 IN	绿信号输入	
27	R1 IN	红信号输入	
28	Y/C GND	Y/C 部分接地	该集成电路为彩色解码处理电路，采用 QFP48 脚封装，应用电路见附图 2-546（以应用在东芝 26WL46C 液晶电视上为例）
29	CR2 IN	色差信号输入	
30	CB2 IN	色差信号输入	
31	Y2 IN	色差信号输入	
32	Y C VCC	亮度/色度电源	
33	B2 IN	蓝信号输入	
34	G2 IN	绿信号输入	
35	R2 IN	红信号输入	
36	YS2 YM	主信号与 RGB2 信号转换开关信号	
37	FIL	滤波	
38	XTAL	晶振 16.2MHz	
39	C3 IN	C3 信号输入	
40	APC FIL	鉴相器滤波端	
41	CVBS3 Y3 IN	复合视频 3/亮度 3 输入	
42	ADDRESS	地址选择	
43	C2 IN	C2 信号输入	
44	CVBS2 /Y2 IN	复合视频 2/亮度 2 输入	
45	COMB SYS	梳状滤波系统选择	
46	FSC OUT	彩色副载输出	
47	AFC FIL	AFC 滤波	
48	C1 IN	C1 信号输入	

（683）TC4052BT

引脚号	引脚符号	引 脚 功 能	备　注
1	0Y	0Y 输入	
2	2Y	2Y 输入	
3	Y-COM	Y 公共输出	
4	3Y	3Y 输入	
5	1Y	1Y 输入	
6	INH	禁止端，高电平关断	
7	VEE	地	该集成电路为双 4 选 1 模拟开关，采用 16 脚 TSOP 封装，应用在夏普 LC-42D43U 液晶电视上
8	VSS	控制脚接地	
9	B	控制脚	
10	A	控制脚	
11	3X	3X 输入	
12	0X	0X 输入	
13	X-COM	X 公共输出	
14	1X	1X 输入	
15	2X	2X 输入	
16	VDD	电源	

（684）TC58DVM72A1TG00

引脚号	引脚符号	引 脚 功 能	备　注
1	NC	空脚	该集成电路是 128Mbit 的 NAND 电可擦除和可编程只读存储器，采用 48 脚 TSOP 封装。内部结构见附图 2-547，应用电路见附图 2-548（以应用在索尼 KDL-S40A12U 液晶电视上为例）
2	NC	空脚	
3	NC	空脚	
4	NC	空脚	
5	NC	空脚	
6	GND	地	
7	RB	就绪/忙信号	
8	$\overline{RE}$	读使能	
9	$\overline{CE}$	芯片使能	
10	NC	空脚	
11	NC	空脚	
12	VCC	电源	
13	VSS	地	
14	NC	空脚	
15	NC	空脚	
16	CLE	命令锁存使能	
17	ALE	地址锁存使能	
18	$\overline{WE}$	写使能	
19	$\overline{WP}$	写保护	
20	NC	空脚	
21	NC	空脚	
22	NC	空脚	
23	NC	空脚	
24	NC	空脚	
25	NC	空脚	
26	NC	空脚	
27	NC	空脚	
28	NC	空脚	
29	I/O1	输入与输出端	
30	I/O2	输入与输出端	
31	I/O3	输入与输出端	
32	I/O4	输入与输出端	
33	NC	空脚	
34	NC	空脚	
35	NC	空脚	
36	VSS	地	
37	VCC	电源	
38	NC	空脚	
39	NC	空脚	
40	NC	空脚	
41	I/O5	输入与输出端	
42	I/O6	输入与输出端	
43	I/O7	输入与输出端	
44	I/O8	输入与输出端	
45	NC	空脚	
46	NC	空脚	
47	NC	空脚	
48	NC	空脚	

（685）TC74LCX157FT

引脚号	引脚符号	引 脚 功 能	备　　注
1	SELECT	选择	该 IC 为低电压 4 个 2 通道转换器，采用 TSSOP16 脚封装，应用在 LG 42LC2RR 液晶电视上
2	1A	控制脚	
3	1B	控制脚	
4	1Y	1Y 输入	
5	2A	控制脚	
6	2B	控制脚	
7	2Y	2Y 输入	
8	GND	地	
9	3Y	3Y 输入	
10	3B	控制脚	
11	3A	控制脚	
12	4Y	4Y 输入	
13	4B	控制脚	
14	4A	控制脚	
15	$\overline{ST}$	选通输入	
16	VCC	电源	

（686）TC74LCX244FT

引脚号	引脚符号	引 脚 功 能	备　　注
1	1 $\overline{OE}$	输出使能	该集成电路为缓冲器和线路驱动器，应用在 LG LD91A 机心液晶电视上
2	1A1	输入端	
3	2Y4	输出端	
4	1A2	输入端	
5	2Y3	输出端	
6	1A3	输入端	
7	2Y2	输出端	
8	1A4	输入端	
9	2Y1	输出端	
10	GND	地	
11	2A1	输入端	
12	1Y4	输出端	
13	2A2	输入端	
14	1Y3	输出端	
15	2A3	输入端	
16	1Y2	输出端	
17	2A4	输入端	
18	1Y1	输出端	
19	2 $\overline{OE}$	输出使能	
20	VCC	电源	

（687）TC74LCX244FT

引脚号	引脚符号	引 脚 功 能	备　　注
1	1OE	输出使能	该集成电路是低电压与宽容输入和输出的八路总线缓冲器，应用在 LG42LD458-ZA、LG 42LD458 、 LG42LD450 、 42LD450-ZA 、 LG42LD450N、LG42LD450N-ZA、LG42LD458 液晶电视上
2	1A1	输入端	
3	2Y4	输出端	
4	1A2	输入端	
5	2Y3	输出端	
6	1A3	输入端	
7	2Y2	输出端	
8	1A4	输入端	
9	2Y1	输出端	
10	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
11	2A1	输入端	该集成电路是低电压与宽容输入和输出的八路总线缓冲器，应用在 LG42LD458-ZA、LG42LD458 、 LG42LD450 、 42LD450-ZA 、LG42LD450N、LG42LD450N-ZA、LG42LD458液晶电视上
12	1Y4	输出端	
13	2A2	输入端	
14	1Y3	输出端	
15	2A3	输入端	
16	1Y2	输出端	
17	2A4	输入端	
18	1Y1	输出端	
19	2OE	输出使能	
20	VCC	电源	

（688）TC74LVX125FT

引脚号	引脚符号	引脚功能	电压/V	备　　注
1	$1\overline{G}$	输入端	0	1. 封装：采用 TSSOP14 脚封装 2. 用途：高速 CMOS 四总线缓冲器 3. 应用领域：电视机 4. 关键参数：电源电压为 2～3.6V、输入电压为 0～5.5V、功耗为 180mW 5. 此数据在夏普 LC－20B2EA 液晶电视上测得
2	1A	输入端	0.21	
3	1Y	输出端	0.59	
4	$2\overline{G}$	输入端	0	
5	2A	输入端	1.41	
6	2Y	输出端	0.59	
7	GND	地	0	
8	3Y	输出端	3.32	
9	3A	输入端	4.79	
10	$3\overline{G}$	输入端	0	
11	4Y	输出端	0	
12	4A	输入端	0	
13	$4\overline{G}$	输入端	0	
14	VCC	电源	3.31	

（689）TC74VCX574FT

引脚号	引脚符号	引 脚 功 能	备　　注
1	$\overline{OE}$	输出使能	1. 封装：采用 TSSOP20 脚封装 2. 用途：低压 D 型触发器 3. 应用领域：应用在松下 LH13 机心液晶电视上 4. 关键参数：VCC 引脚电压为 1.8～3.6V
2	D0	数据输入	
3	D1	数据输入	
4	D2	数据输入	
5	D3	数据输入	
6	D4	数据输入	
7	D5	数据输入	
8	D6	数据输入	
9	D7	数据输入	
10	GND	地	
11	CK	时钟	
12	Q7	数据输入/输出	
13	Q6	数据输入/输出	
14	Q5	数据输入/输出	
15	Q4	数据输入/输出	
16	Q3	数据输入/输出	
17	Q2	数据输入/输出	
18	Q1	数据输入/输出	
19	Q0	数据输入/输出	
20	VCC	电源	

（690）TC74VCX74FT

引脚号	引脚符号	引脚功能	电压/V	备　注
1	1/CLR	清零端	3.21	1. 封装：采用 TSSOP14 脚封装 2. 用途：低压双 D 型触发器 3. 应用领域：电视 4. 关键参数：VCC 引脚电压为 1.8～3.6V 5. 此数据在松下 LH13 机心液晶电视上测得
2	1D	触发器输入端	0.22	
3	1CK	时钟输入端	1.51	
4	1 $\overline{PR}$	置位端	3.21	
5	1Q	输出端	0.22	
6	1/Q	输出端	0	
7	GND	地	0	
8	2 $\overline{Q}$	输出端	2.99	
9	2Q	输出端	0.21	
10	2/PR	置位端	3.18	
11	2CK	时钟端	1.48	
12	2D	触发器输入端	0.11	
13	2/CLR	清零端	3.21	
14	VCC	电源	3.21	

（691）TC74VHC32T

引脚号	引脚符号	引 脚 功 能	备　注
1	1A	输入端	该集成电路为四路 2 输入或门，应用电路图见附图 2-549（以应用在夏普 LC-42D43U 液晶电视上为例）
2	1B	输入端	
3	1Y	输出端	
4	2A	输入端	
5	2B	输入端	
6	2Y	输出端	
7	GND	地	
8	3Y	输出端	
9	3A	输入端	
10	3B	输入端	
11	4Y	输出端	
12	4A	输入端	
13	4B	输入端	
14	VCC	电源	

（692）TC7WB126FK

引脚号	引脚符号	引 脚 功 能	备　注
1	OE1	输出使能	1. 封装：采用 SSOP8 脚封装 2. 用途：双总线开关 3. 应用领域：应用在松下 LH76 机心液晶电视上 4. 关键参数：VCC 引脚电压为 4.5～5.5V
2	A1	输入端	
3	B2	输入端	
4	GND	地	
5	A2	输入端	
6	B1	输入端	
7	OE2	输出使能	
8	VCC	电源	

（693）TC90A69

引脚号	引脚符号	引 脚 功 能	备　注
1	BIAS	ADC 偏置电压	TC90A69 是 PAL/NTSC 制 3 行数字梳状滤波器亮色分离集成电路，采用 SOP28 脚封装。采用 I^2C 总线接口，适用的制式包括：NTSC（3.58、4.43），PAL（50，60）等多种视频格式。它具有 CNR 色度噪声抑制功能，垂直边缘增强电路，行频校正电路，内置 8 倍压控振荡器，行存储器，具有单通道 8 位 A-D 和双通道 10 位 D-A 转换器。同步尖峰钳位电路，集成 4 个 1 行延迟线，采用 5V 电压供电
2	VRT	ADC 输入范围上限电压	
3	VDD1	+5V 模拟电源	
4	TESTI1	测试输入	
5	VSS2	模拟地	
6	VRB	ADC 输入范围下限电压	
7	CVBS IN	视频信号输入	
8	TEST	测试接地	
9	KILLER	Y/C 分离垂直边缘增强开关控制	
10	TESTI2	测试输入	
11	VDD3	+5V 数字供电	
12	VSS3	数字地	
13	VDD2	+5V 电源	
14	TESTI3	测试输入	
15	SCL	I^2C 时钟总线	
16	SDA	I^2C 数据总线	
17	MODE1	DAC 模式输出控制	
18	TEST OUT	测试输出	
19	FSC IN	彩色副载波输入	
20	VDD4	模拟电源	
21	VSS4	模拟地	
22	FIL	连接 APC 滤波器	
23	PO	PLL 输出	
24	VB2	偏置电压	
25	Y OUT	模拟亮度信号输出	
26	VSS1	模拟地	
27	C OUT	模拟色度信号输出	
28	VB1	偏置电压	

（694）TC90A69F

引脚号	引脚名称	功　能
1	BIAS ADC	偏置电压
2	VRT ADC	输入范围上限电压
3	VDD1	＋5V 模拟供电 1
4	TESTI1	测试输入 1
5	VSS2	模拟接地 2
6	VRB ADC	输入范围下限电压
7	CVBS IN	视频信号输入
8	TEST	测试接地
9	KILLER	Y/C 分离垂直边沿增强开关控制
10	TESTI2	测试输入 2
11	VDD3	＋5V 数字供电 3
12	VSS3	数字接地 3
13	VDD2	＋5V 数字供电 2
14	TESTI3	测试输入 3
15	SCL	I^2C 时钟总线
16	SDA	I^2C 数据总线
17	MODE1 DAC	模式输出控制
18	TEST OUT	测试输出
19	FSC IN	彩色幅载波输入
20	VDD4	模拟供电 4
21	VSS4	模拟接地 4
22	FIL	连接 APC 滤波器
23	PO	PLL 输出
24	VB2	偏置电压 2
25	Y OUT	模拟亮度信号输出
26	VSS1	模拟接地 1
27	COUT	模拟色度信号输出
28	VB1	偏置电压 1

（695）TDA1308

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUTA	输出端 A	该集成电路为 AB 类立体声耳机驱动器，应用在康佳 LC37DS30C、TCL MS18 机心等液晶电视上。应用电路见附图 2-550（以应用在 TCL MS18 机心液晶电视上为例）
2	INA（neg）	反相输入端 A	
3	INA（pos）	非反相输入端 A	
4	VSS	负电源	
5	INB（pos）	非反相输入端 B	
6	INB（neg）	反相输入端 B	
7	OUTB	输出端 B	
8	VDD	正电源	

（696）TDA15063H

引脚号	引脚符号	引脚功能	电压/V	电阻/kΩ R+/R−	备　　注
1	TXOUT	发送数据输出	0	8.51/6.51	该集成电路为多制式音频/视频数字处理模块，采用 128 脚封装。此数据在康佳 TC－TM2018S 液晶电视上测得
2	RXIN	接收数据输入	0	8.51/6.51	
3	SYS	制式转换	0	2.51/2.51	
4	GND	地	0	0/0	
5	VCC－1.8b	电源（+1.8V）	1.82	4.82/4.89	
6	LEDG	绿指示灯信号控制	3.01	∞/7.59	
7	LEDR	红指示灯信号控制	0	∞/7.59	
8	GND	地	0	0/0	
9	KEYB1	键控信号输入	3.22	2.51/2.51	
10	KEYB0	键控信号输入	3.22	2.22/2.31	
11	VCC－1.8b	电源（+1.8V）	1.79	4.78/4.89	
12	VCC－1.8b	电源（+1.8V）	1.79	4.78/4.89	
13	NC	空脚	—	—	
14	NC	空脚	—	—	
15	RST	复位	3.01	1.01/1.01	
16	MUTE	静音控制	0	25.81/7.52	
17	BKLBT	亮度控制	0	∞/7.51	
18	BKLON	开/关控制	3.22	3.52/3.52	
19	3.3VSB	电源（3.3V）	3.31	5.11/5.11	
20	SDA	I^2C 总线串行数据线	3.71	3.79/3.79	
21	SCL	I^2C 总线串行时钟线	3.71	3.79/3.79	
22	SW1	开关控制	3.22	∞/4.22	
23	PWRON	电源待机控制	0	5.61/5.61	
24	M－RST	复位信号输出	0	5.61/6.01	
25	M－CLK	时钟信号	0	5.61/5.52	
26	M－SDA	数据信号输入/输出	3.22	5.61/5.52	
27	M－CS	字库选择信号	0	5.61/5.52	
28	GND	地	0	0/0	
29	VCC－1.8b	电源（+1.8V）	1.82	4.22/4.59	
30	SW2	开关控制	0	12.01/6.82	
31	M－INT	中断输入/输出	3.01	5.62/5.52	
32	IR	遥控信号输入	4.42	15.01/7.53	
33	VCC－1.8b	电源（+1.8V）	1.82	4.22/4.62	
34	GND	地	0	0/0	
35	3.3VSB	电源（+3.3V）	3.32	4.51/4.61	
36	1.8VCC	电源（+1.8V）	1.82	4.22/4.61	
37	GND	地	0	0/0	
38	NC	空脚	1.52	6.61/5.62	
39	3.3VSB	电源（+3.3V）	3.32	4.51/4.61	
40	GND	地	0	0/0	
41	3.3VSB	电源（+3.3V）	3.31	4.51/4.61	

（续）

引脚号	引脚符号	引脚功能	电压/V	电阻/kΩ R+/R−	备　注
42	B−OUT	蓝色信号输出	1.72	17.01/7.22	
43	G−OUT	绿色信号输出	1.82	17.01/7.22	
44	R−OUT	红色信号输出	1.82	17.01/7.22	
45	BLKIN	暗电流输入	0.79	17.01/10.01	
46	BCLIN	束电流限制输入	3.22	17.01/9.52	
47	5VAVCC	电源（+5.0V）	5.01	4.22/4.41	
48	GND	地	0	0/0	
49	NC	空脚	—	—	
50	NC	空脚	—	—	
51	NC	空脚	—	—	
52	NC	空脚	—	—	
53	NC	空脚	—	—	
54	NC	空脚	—	—	
55	NC	空脚	—	—	
56	Y−SYNC	同步分离器 Y 信号输入	1.52	16.81/9.69	
57	NC	空脚	—	—	
58	NC	空脚	—	—	
59	NC	空脚	—	—	
60	VCC−5Va	电源（+5V）	5.01	4.22/4.61	
61	GND	地	0	0/0	
62	HSYNC	行同步信号输出	4.49	3.01/3.79	
63	NC	空脚	—	—	
64	NC	空脚	—	—	该集成电路为多制式音频/视频数字处理模块，采用 128 脚封装。此数据在康佳 TC－TM2018S 液晶电视上测得
65	NC	空脚	—	—	
66	PHONE−R	耳机右声道音频信号输出	2.39	17.01/10.01	
67	PHONR−L	耳机左声道音频信号输出	2.39	19.01/10.22	
68	AMP−R	伴音功放右声道音频信号输出	2.22	5.01/4.22	
69	AMP−L	伴音功放左声道音频信号输出	2.22	5.01/4.22	
70	NC	空脚	—	—	
71	NC	空脚	—	—	
72	AU3IN−R	音频输入 3 右声道信号	1.81	17.01/10.01	
73	AU3IN−L	音频输入 3 左声道信号	1.81	17.01/10.01	
74	NC	空脚	—	—	
75	AU2IN−R	音频输入 2 右声道信号	1.81	16.01/10.01	
76	AU2IN−L	音频输入 2 左声道信号	1.81	16.01/10.01	
77	SV1−C	彩色信号输入	1.21	16.01/10.01	
78	SV1−Y	亮度信号输入	1.21	17.01/10.01	
79	AU1IN−R	音频输入 1 右声道信号	1.81	16.01/10.01	
80	AU1IN−L	音频输入 1 左声道信号	1.81	17.01/10.01	
81	VIDEO1	AV−CVBS 信号输入	1.22	16.01/10.01	
82	VCC−5Va	电源（+5V）	5.01	4.22/4.61	
83	NC	空脚	5.01	16.01/10.01	
84	VCC−8V	电源（+8V）	8.01	4.22/4.41	
85	NC	空脚	—	—	
86	NC	空脚	—	—	
87	SIFAGC	伴音中频 AGC 电容	1.72	17.01/10.01	
88	PLLIF	IF−PLL 环路滤波器	1.81	17.01/10.01	
89	NC	空脚	—	—	
90	AMOUT	AM 信号输出	0	16.01/10.01	
91	DECSDEM	伴音解调器退耦	2.41	16.01/10.01	
92	NC	空脚	—	—	
93	NC	空脚	—	—	

（续）

引脚号	引脚符号	引脚功能	电压/V	电阻/kΩ R+/R−	备　注
94	NC	空脚	—	—	该集成电路为多制式音频/视频数字处理模块，采用128脚封装。此数据在康佳TC－TM2018S液晶电视上测得
95	NC	空脚	—	—	
96	GND	地	0	0/0	
97	EHTO	EHT/过电压保护输入（用于CRF－TV）	0	0/0	
98	AGC－OUT	AGC输出	2.01	14.01/9.01	
99	SIF IN2	伴音中频输入2	1.79	14.01/10.01	
100	SIF IN1	伴音中频输入1	1.79	14.01/10.01	
101	GND	地	0	0/0	
102	IREF	基准电流输入	1.79	14.01/10.01	
103	VSC	外接场锯齿波电容	2.51	16.01/10.01	
104	VIF IN2	VIF信号输入	1.81	14.01/10.01	
105	VIF IN1	VIF信号输入	1.81	14.01/10.01	
106	VDRA	场驱动A信号输出	0	16.01/10.01	
107	VDRB	场驱动B信号输出	3.01	16.01/9.01	
108	EWOUT	东－西枕校驱动信号输出	0	16.01/9.01	
109	NC	空脚	—	—	
110	NC	空脚	—	—	
111	NC	空脚	—	—	
112	NC	空脚	—	—	
113	NC	空脚	—	—	
114	VCC－5Va	电源（+5V）	0	0/0	
115	NC	空脚	—	—	
116	NC	空脚	—	—	
117	GND	地	0	0/0	
118	NC	空脚	—	—	
119	NC	空脚	0	0/0	
120	NC	空脚	—	—	
121	GND	地	0	0/0	
122	NC	空脚	—	—	
123	GND	地	0	0/0	
124	3.3VSB	电源（+3.3V）	3.31	4.22/4.61	
125	3.3VSB	电源（+3.3V）	3.31	4.22/4.61	
126	1.8b	电源（+1.8V）	1.82	4.22/4.61	
127	NC	空脚	—	—	
128	GND	地	0	0/0	

（697）TDA1517/P

引脚号	引脚代码		引脚功能	电压/V	备注
	TDA1517封装	TDA1517P封装			
1	-INV1	-INV1	反相输入	1.65	该两块集成电路均为音频功放，TDA1517采用单列9脚封装，TDA1517P为双列18脚封装，此数据在TM2008液晶彩色电视上测得，仅供参考。内部框图见附图2-551
2	SGND	SGND	地	0	
3	SVRR	SVRR	电源	5.20	
4	OUT1	OUT1	输出1	5.48	
5	PGND	PGND	地	0	
6	OUT2	OUT2	输出2	5.48	
7	VP	VP	电源	11.45	
8	M/SS	M/SS	静音、待机开关输入	11.20	
9	-INV2	-INV2	反相输入2	1.64	
10	-	GND	接地	0	
11	-	GND	接地	0	
12	-	GND	接地	0	
13	-	GND	接地	0	
14	-	GND	接地	0	
15	-	GND	接地	0	
16	-	GND	接地	0	
17	-	GND	接地	0	
18	-	GND	接地	0	

（698）TDA1554Q

引脚号	引脚符号	引 脚 功 能	备　　注
1	NINV1	同相输入 1	该集成电路为伴音功率放大器，把音频解码芯片输出的小功率音频信号通过此芯片进行功率放大。应用在海尔 L42V6-A8D 液晶电视、海尔 L42A12-A 液晶电视上
2	INV1	反相输入 1	
3	GND	地	
4	RR	偏置电路滤波	
5	VP1	正电源 1	
6	OUT1	输出端 1	
7	GND1	地	
8	OUT2	输出端 2	
9	NC	空脚	
10	OUT3	输出端 3	
11	GND2	地	
12	OUT4	输出端 4	
13	VP2	正电源 2	
14	M/SS	静音/待机控制	
15	NC	空脚	
16	INV2	反相输入 2	
17	NINV2	同相输入 2	

（699）TDA16888

引脚号	引脚符号	引 脚 功 能	备　　注
1	PFCIAC	AC 线电压检测输入	该集成电路为高性能 PFC 与 PWM 组合控制器，采用 SO-20 脚封装，应用在 TCL LCD42B66-P （GC32 机心）液晶电视上。内部框图见附图 2-552。
2	VREF	参考电压（7.5V）	
3	PFC CC	PFC 电流环路补偿	
4	PFC CS	PFC 电流检测	
5	GND S	接地检测输入	
6	PFC CL	PFC 电流限制检测输入	
7	GND	接地	
8	PFC OUT	PFC 的驱动器输出	
9	VCC	电源电压	
10	PWM OUT	PWM 驱动器输出	
11	PWM CS	PWM 电流检测	
12	SYNC	振荡器同步输入	
13	PWM SS	PWM 软启动	
14	PWM IN	PWM 输出电压感测输入	
15	PWM RMP	PWM 电压斜坡	
16	ROSC	振荡器频率设置	
17	PFC FB	PFC 的电压环反馈	
18	PFC VC	PFC 的电压环路补偿	
19	PFC VS	PFC 输出电压检测输入	
20	AUX VS	辅助电源电压检测	

（700）TDA18273

引脚号	引脚符号	引 脚 功 能	备　　注
1	VCCR	电源	该集成电路为硅调谐器，采用 HVQFN40 脚封装，应用在康佳 LED32IS97N、TCL MT27S 机心等液晶电视上。应用电路见附图 2-553（以应用在康佳 LED32IS97N 液晶电视上为例）
2	RFIN	射频输入	
3	NC	空脚	
4	NC	空脚	
5	DGND	地	
6	AS_XTSEL	地	
7	DGND	地	
8	TEST1	测试	
9	TEST2	测试	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
10	DGND	地	该集成电路为硅调谐器，采用 HVQFN40 脚封装，应用在康佳 LED32IS97N、TCL MT27S 机心等液晶电视上。应用电路见附图 2-553（以应用在康佳 LED32IS97N 液晶电视上为例）
11	SCL	串行时钟线	
12	SDA	串行数据线	
13	DGND	地	
14	XTALP	晶振信号	
15	XTALN	晶振信号	
16	VCCSYN	电源	
17	CAPREGVCO	外接电容	
18	GNDSYNT	地	
19	VTUNE	调谐电压	
20	CP	充电泵输入	
21	XTOUT1	晶振输出	
22	XTOUT2	晶振输出	
23	DGND	地	
24	IFN	图像中频信号（负）	
25	IFP	图像中频信号（正）	
26	GNDIF	地	
27	VCCIF	电源	
28	V_IF_AGC	图像中频自动增益控制	
29	V_SYNC	场同步信号	
30	IRQ	中断请求	
31	VHFSUPPLY	VHF（特高频）波段电源	
32	VHFL	VHF-L 波段控制	
33	VHFSENSE	VHF（特高频）波段检测	
34	VHFH	VHF-H 波段控制	
35	VCCRF	电源	
36	UHFL	UHF-L 波段控制	
37	UHFSUPPLY	UHF（超高频）波段电源	
38	UHFH	UHF-H 波段控制	
39	RF_AGC_SENSE	射频自动增益控制检测	
40	CAP RFAGC	外接电容	
41	GNDIF	地	

（701）TDA1905

引脚号	引脚符号	引 脚 功 能	备　注
1	OUTPUT	音频输出	TDA1905 是一款单声道功放集成电路，工作电源范围为 4～30V，应用在液晶电视上
2	VS	电源	
3	BOOTSTRAP	自举电容	
4	THRESHOLD	噪声门限	
5	MUTING	静音控制	
6	INVERT.IN	反相输入	
7	SVR	偏置电路滤波	
8	INPUT	同相输入	
9～16	GND	地	

（702）TDA19997

引脚号	引脚符号	引 脚 功 能	备　注
1	VSS1	地	
2	OUT_C+	HDMI 时钟输出（正）	
3	OUT_C−	HDMI 时钟输出（负）	
4	VDDO[3V3]	电源（+3.3V）	
5	OUT_DDC_CLK	HDMI 时钟信号输出	
6	OUT_DDC_DAT	HDMI 数据信号输出	
7	VSS_2	地	
8	VDDDC[1V8]_1	电源（1.8V）	
9	RXA_HPD	HDMI 热插拔信号	
10	RXA_5V	电源（5V）	
11	RXA_DDC_DAT	DDC 数据信号	
12	RXA_DDC_CLK	DDC 时钟信号	
13	RXA_C−	HDMI 时钟信号（负）	
14	RXA_C+	HDMI 时钟信号（正）	
15	VDDH[3V3]_1	电源（3.3V）	
16	RXA_D0−	HDMI 数据信号（负）	
17	RXA_D0+	HDMI 数据信号（正）	
18	VSS_3	地	
19	RXA_D1−	HDMI 数据信号（负）	
20	RXA_D1+	HDMI 数据信号（正）	
21	VDDH[3V3]_2	电源（3.3V）	
22	RXA_D2−	HDMI 数据信号（负）	
23	RXA_D2+	HDMI 数据信号（正）	
24	VDDH[1V8]_1	电源（1.8V）	
25	AUX_5V	辅助 5V 电压	该集成电路是由 NXP 推出的支持音频回传通道的 HDMI 1.4 智能型开关，应用电路见附图 2-554（以应用在 LG 55LD650 液晶电视上为例）
26	VSS_4	地	
27	TEST1	测试信号	
28	RXB_HPD	HDMI 热插拔信号	
29	RXB_5V	电源（HDMI）	
30	RXB_DDC_DAT	DDC 数据信号	
31	RXB_DDC_CLK	DDC 时钟信号	
32	RXB_C−	HDMI 时钟信号（负）	
33	RXB_C+	HDMI 时钟信号（正）	
34	VDDH[3V3]_3	电源（3.3V）	
35	RXB_D0−	HDMI 数据信号（负）	
36	RXB_D0+	HDMI 数据信号（正）	
37	VSS_5	地	
38	RXB_D1−	HDMI 数据信号（负）	
39	RXB_D1+	HDMI 数据信号（正）	
40	VDDH[3V3]_4	电源（3.3V）	
41	RXB_D2−	HDMI 数据信号（负）	
42	RXB_D2+	HDMI 数据信号（正）	
43	VSS_6	地	
44	CDEC_DDC	显示数据通道	
45	VDDDC[1V8]_2	电源（1.8V）	
46	VDDDC[1V8]_4	电源（1.8V）	
47	TEST2	测试	
48	PD	外接电阻	
49	I2C_SDA	I^2C 总线串行数据	
50	I2C_SCL	I^2C 总线串行时钟	
51	RXE_DDC_CLK	DDC（显示数据通道）时钟信号	
52	RXE_DDC_DAT	DDC（显示数据通道）数据信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	INT_N/MUTE	中断信号/静音控制	
54	CDEC_STBY	待机控制	
55	VDDS[3V3]	电源（3.3V）	
56	VSS_7	地	
57	CEC	消费电子控制	
58	RXC_HPD	HDMI 热插拔信号	
59	RXC_5V	5V 电源（HDMI）	
60	RXC_DDC_DAT	DDC（显示数据通道）数据信号	
61	RXC_DDC_CLK	DDC（显示数据通道）时钟信号	
62	RXC_C−	HDMI 时钟信号（负）	
63	RXC_C+	HDMI 时钟信号（正）	
64	VDDH[3V3]_5	电源（3.3V）	
65	RXC_D0−	HDMI 数据信号（负）	
66	RXC_D0+	HDMI 数据信号（正）	
67	VSS_8	地	
68	RXC_D1−	HDMI 数据信号（负）	
69	RXC_D1+	HDMI 数据信号（正）	
70	VDDH[3V3]_6	电源（3.3V）	
71	RXC_D2−	HDMI 数据信号（负）	
72	RXC_D2+	HDMI 数据信号（正）	
73	VSS_9	地	
74	R12K	外接电阻	
75	VDDH[1V8]_2	电源（1.8V）	该集成电路是由 NXP 推出的支持音频回传通道的 HDMI 1.4 智能型开关，应用电路见附图 2-554（以应用在 LG 55LD650 液晶电视上为例）
76	RXD_HPD	HDMI 热插拔信号	
77	RXD_5V	5V 电源（HDMI）	
78	RXD_DDC_DAT	DDC（显示数据通道）数据信号	
79	RXD_DDC_CLK	DDC（显示数据通道）时钟信号	
80	RXD_C−	HDMI 时钟信号（负）	
81	RXD_C+	HDMI 时钟信号（正）	
82	VDDH[3V3]_7	电源（3.3V）	
83	RXD_D0−	HDMI 数据信号（负）	
84	RXD_D0+	HDMI 数据信号（正）	
85	VSS_10	地	
86	RXD_D1−	HDMI 数据信号（负）	
87	RXD_D1+	HDMI 数据信号（正）	
88	VDDH[3V3]_8	电源（3.3V）	
89	RXD_D2−	HDMI 数据信号（负）	
90	RXD_D2+	HDMI 数据信号（正）	
91	VDDDC[1V8]_3	电源（1.8V）	
92	VSS_11	地	
93	OUT_D2+	输出数据信号（正）	
94	OUT_D2−	输出数据信号（负）	
95	VDDO[1V8]	电源（1.8V）	
96	OUT_D1+	输出数据信号（正）	
97	OUT_D1−	输出数据信号（负）	
98	VSS_12	地	
99	OUT_D0+	输出数据信号（正）	
100	OUT_D0−	输出数据信号（负）	

（703）TDA2616

引脚号	引脚符号	引 脚 功 能	备　　注
1	INV1−	反相输入 1	该集成电路为音频放大器，内部框图见附图 2-555，应用电路见附图 2-556（以应用在创维 32L98SW、8TTN 机心液晶电视上为例）
2	MUTE	静音输入	
3	1/2VP/GND	1/2 电源电压或地	
4	OUT1	输出端	
5	VP−	电源（负）	
6	OUT2	输出端	
7	VP+	电源（正）	
8	INV1，2	同相输入 1 和 2	
9	INV2−	反相输入 2	

（704）TDA2822M

引脚号	引脚符号	引脚功能	电压/V	电阻/kΩ R+/R−	备　　注
1	OUTPUT1	输出端 1	3.68	3.97/6.96	1. 封装：采用 DIP8 引脚封装 2. 用途：双低电压功率放大器 3. 关键参数：电源电压为 1.8～15V、峰值输出最大电流为 1A、总功率最大值为 1W 4. 应用领域：应用在海信 TLM3733、TLM3766 、 TLM3788 、 TLM3777 、TLM4077、TLM4277 等液晶电视上 5. 此数据在海信 TLM4277 液晶电视上测得
2	SUPPLY VOLTAGE	电源	8.02	5.77/4.98	
3	OUTPUT2	输出端 2	3.68	12.95/6.96	
4	GND	地	0	0/0	
5	INPUT2−	反相输入 2	0.45	84.89/8.47	
6	INPUT2+	正相输入 2	0	800.01/800.02	
7	INPUT1+	正相输入 1	0	800.01/800.02	
8	INPUT1−	反相输入 1	0.24	84.89/8.47	

（705）TDA7266

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT1+	左声道同相输出	该集成电路为双声道音频功率放大集成电路，专门为音乐设备和彩色电视接收机的高质量音频放大电路而设计。应用在海信 TLM3766、TLM3788、TLM3777、TLM4077、TLM4277，长虹 LS02 等液晶电视上。应用电路见附图 2-557（以应用在长虹 LS02 机心液晶电视上为例）
2	OUT1−	左声道反相输出	
3	VCC	电源	
4	IN1	右声道信号输入	
5	NC	未用	
6	MUTE	音频静音端	
7	ST-BY	待机控制端	
8	PW-GND	功率放大级接地	
9	S-GND	推动级接地	
10	NC	未用	
11	NC	未用	
12	IN2	左声道输入	
13	VCC	电源	
14	OUT2−	右声道反相输出	
15	OUT+	右声道同相输出	

（706）TDA7268

引脚号	引脚符号	引 脚 功 能	备　　注
1	VSS1	地	1. 封装：采用 DIP16 脚封装 2. 用途：2×2W 立体声音频放大器 3. 应用领域：应用在厦华、上广电等液晶电视上 4. 关键参数：最大工作电源电压为 18V，电源电压范围为 4.5～18V、最大输出峰值电流为 1.5A、工作温度范围为 0～70℃。 应用电路见附图 2-558（以应用在上广电 LCD1703 液晶电视上为例）
2	OUT1	输出	
3	SVR	电源	
4	IN1	输入	
5	IN2	输入	
6	S−GND	信号地	
7	OUT2	输出	
8	VSS2	地	
9	PGND	电源地	
10	PGND	电源地	
11	PGND	电源地	
12	PGND	电源地	
13	PGND	电源地	
14	PGND	电源地	
15	PGND	电源地	
16	PGND	电源地	

（707）TDA7297SA

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT1+	右声道音频信号输出	该集成电路为伴音功放块，采用单列双排 15 脚封装，工作电压为 6.5~18V，应用电路见附图 2-559（以应用在创维 19S19IW 液晶电视上为例）
2	OUT−	右声道音频信号输出	
3	VCC	电源	
4	IN1	右声道音频信号输入	
5	NC	空脚	
6	MUTE	静音控制	
7	ST_BY	POWER 信号输入	
8	PW_GND	地	
9	S_GND	地	
10	NC	空脚	
11	NC	空脚	
12	IN2	左声道音频信号输入	
13	VCC	电源（15V）	
14	OUT2−	左声道音频输出	
15	OUT2+	左声道音频输出	

（708）TDA7440D

引脚号	引脚符号	引 脚 功 能	备　　注
1	R_IN3	右声道音频信号输入通道 3	TDA7440D 是一款优质的音频处理器，它主要有电阻网络、多路选择开关、增益可调的运算放大器、高低音控制、音量 / 平衡调整、I^2C 总线接口等电路组成，由 I^2C 总线进行控制，具有低功耗、低噪声、高保真等特点，采用 SO-28 脚封装，应用在康佳 LC-1520T、上广电 LCD1703 等液晶电视上，应用电路见附图 2-560（以应用在上广电 LCD1703 液晶电视上为例）
2	R_IN2	右声道音频信号输入通道 2	
3	R_IN1	右声道音频信号输入通道 1	
4	L_IN1	左声道音频信号输入通道 1	
5	L_IN2	左声道音频信号输入通道 2	
6	L_IN3	左声道音频信号输入通道 3	
7	L_IN4	左声道音频信号输入通道 4	
8	MUXOUT（L）	左声道音频信号输出（经过开关选择）	
9	IN（L）	左声道音频信号输入	
10	MUXOUT（R）	右声道音频信号输出（经过开关选择）	
11	IN（R）	右声道音频信号输入	
12	BIN（R）	右声道低音输入	
13	BOUT（R）	右声道低音输出	
14	BIN（L）	左声道低音输入	
15	BOUT（L）	左声道低音输出	
16	NC	NC	
17	NC	NC	
18	TREBLE（L）	左声道高音控制	
19	TREBLE（R）	右声道高音控制	
20	DIG-GND	地	
21	SCL	I^2C 总线（时钟线）	
22	SDA	I^2C 总线（数据线）	
23	CREF	电源参考端	
24	VS	电源	
25	AGND	模拟地	
26	ROUT	右声道音频信号输出	
27	LOUT	左声道音频信号输出	
28	R_IN4	右声道音频信号通道 4	

（709）TDA7490L

引脚号	引脚符号	引 脚 功 能	备 注
1	−VCC 1SUB	电源	该集成电路为双声道功率放大器，应用电路见附图 2-561（以应用在索尼 KDE-P37XS1 电视上为例）
2	−VCC1	电源	
3	OUT1	PWM 输出（通道 1）	
4	+VCC1	电源	
5	BOOT1	自举电容	
6	MUTE	静音控制	
7	FEED1_1	反馈信号（通道 1）	
8	OSC	主振荡器设定频率	
9	FEED1_2	反馈信号（通道 1）	
10	IN1	输入通道 1	
11	T1	三角波振荡器	
12	+5V	+5V 电源	
13	GND	地	
14	CURREF	设定电流电阻	
15	T2	三角波振荡器	
16	−5V	−5V 电源	
17	FEED2_2	反馈信号（通道 2）	
18	IN2	输入通道 2	
19	FEED2_1	反馈信号（通道 2）	
20	NC	空脚	
21	BOOT2	自举电容	
22	+VCC2	通道 2 正电源	
23	OUT2	PWM 输出（通道 2）	
24	−VCC2	通道 2 负电源	
25	VREG	10V 稳压器	

（710）TDA8759

引脚号	引脚符号	引 脚 功 能	备 注
1	HREF	行参考输出	1. 封装：TQFP 封装 2. 用途：液晶电视三倍率的 8bit 视频信号转换器 3. 电源：1.8V、3.3V
2	VCLK	视频时钟输出	
3	VDDO	供电端	
4	OGND	视频地	
7～10	VPA0～VPA3	视频端口 A	
11	VDDC	供电端	
12	CGND	地	
13	VDDO	供电端	
14	OGND	视频地	
15～18	VPA4～VPA7	视频端口 A	
19	NC	空脚	
20	NC	空脚	
21	VDDO	供电端	
22	OGND	视频地	
23～28	VPB0～VPB5	视频端口 B	
29	VDDO	供电端	
30	OGND	视频地	
31，32	VPB6～VPB7	视频端口 B	
35，36	VPC0～VPC1	视频端口 C	
37	VDDO	供电端	
38	OGND	视频地	
39～44	VPC2～VPC7	视频端口 C	
45	VDDO	供电端	
46	OGND	视频地	
47	AGND	模拟地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
48	VDDA	供电端	
49	REFB/Pb	蓝基色/蓝色度参考输入信号	
50～52	B/Pb3～B/Pb1	蓝基色/蓝色度模拟信号输入	
53	AGND	模拟地	
54	VDDA	供电端	
55	AGND	模拟地	
56	BIAS	偏置输入	
57，58	AGND	模拟地	
59	VDDA	供电端	
60	AGND	模拟地	
61	VDDA	供电端	
62	REFG/Y	绿基色/亮度参考输入信号	
63～65	G/Y3～G/Y1	绿基色/亮度模拟输入信号	
66	AGND	模拟地	
67	VDDA	供电端	
69	VDDA	供电端	
70，71	AGND	模拟地	
72～74	SOG/Y3～SOG/Y1	绿同步/亮度输入信号	
75	AGND	模拟地	
76	VDDA	供电端	
77	REER/Pr	红基色/红色度参考输入信号	
78～80	R/Pr3～R/Pr1	红基色/红色度模拟信号输入	
81	AGND	模拟地	
82	VDDA	供电端	
83	AGND	模拟地	
85，86	AGND	模拟地	
87，88	VDDA	供电端	1. 封装：TQFP 封装 2. 用途：液晶电视三倍率的8bit 视频信号转换器 3. 电源：1.8V、3.3V
89～92	TST0～TST3	预留测试点	
93	PD	掉电控制输入	
94	OE	输出使能信号输入	
96	A0	I^2C 总线地控制信号输入	
97～101	TST4～TST8	预留测试点	
102	COAST	PLL 控制信号输入	
103	GAIN	增益输入	
104	CLAMP	钳位输入	
105～107	VSYNC1～VSYNC3	场同步信号输入	
108～110	H（C）SYNC～H（C）SYNC3	行（色）同步信号输入	
111	CKEXT	外部时钟输入	
112	TST9	预留测试点	
113	TCLK	预留测试点	
114	DIS	I^2C 总线关闭控制信号输入	
116	VDDC	供电端	
117	CGND	地	
118	SDA	I^2C 总线数据输入/输出	
119	SCL	I^2C 总线时钟信号输入	
120	IGND	数字地	
121，122	TST10～TST11	预留测试点	
123	VDDI	数字电源	
124，125	TST12～TST13	预留测试点	
126，127	IGND	数字地	
130	VDDC	供电端	
131	IGND	数字地	
132	VDDC	供电端	
133	IGND	数字地	
138，139	VDDI	数字电源	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
142	IGND	数字地	1. 封装：TQFP 封装 2. 用途：液晶电视三倍率的 8bit 视频信号转换器 3. 电源：1.8V、3.3V
145	VDDI	数字电源	
148	IGND	数字地	
151	VDDI	数字电源	
157	VDDI	数字电源	
159	CGND	地	
160～163	TST14～TST17	预留测试点	
164	VDDO	供电端	
165	OGND	视频地	
166	PL	PLL 锁存信号输出	
167	DE	数据使能输出	
168	HS	行同步信号输出	
169	VS	场同步信号输出	
170	CS	色同步信号输出	
171	ORR/V	红基色/色度 ADC 输出	
172	ORB/U	蓝基色/色度 ADC 输出	
173	ORG/Y	绿基色/亮度 ADC 输出	
174	VAI	视频动态指示信号输出	
175	FREF	扫描信号输出	
176	VREF	场参考信号输出	

（711）TDA8932

引脚号	引脚符号	引 脚 功 能	备 注
1	VSSD（HW）	地（负电源电压和数字处理芯片连接）	1. 封装：采用 SO32 与 HTSSOP32 脚封装 2. 用途：D 类音频放大器 3. 应用领域：应用在创维 8R10 机心、创维 8M69 机心、海信 TLM4628LF 等液晶电视上 4. 关键参数：工作电压为 10～36V 5. 引脚排列及内部框图见附图 2-562
2	IN1P	通道 1 正音频输入	
3	IN1N	通道 1 负音频输入	
4	DIAG	诊断输出	
5	ENGAGE	转换静音模式和操作模式	
6	POWERUP	转换睡眠模式和静音模式	
7	CGND	控制地	
8	VDDA	正模拟电源	
9	VSSA	地（负模拟电源）	
10	OSCREF	内部振荡器设置输入	
11	HVPREF	内部半电源电压参考退耦	
12	INREF	参考电压退耦输入	
13	TEST	测试信号输入	
14	IN2N	通道 2 负音频输入	
15	IN2P	通道 2 正音频输入	
16	VSSD（HW）	地（负数字电源电压）	
17	VSSD（HW）	地（负数字电源电压）	
18	DREF	内部稳压器逻辑电源退耦	
19	HVP2	通道 2 充电单端电容器半电源电压输出	
20	VDDP2	通道 2 正功率电源电压	
21	BOOT2	通道 2 自举高边驱动器	
22	OUT2	通道 2PWM 输出	
23	VSSP2	地（通道 2 负功率电源电压）	
24	STAB2	通道 2 内部稳压器退耦	
25	STAB1	通道 1 内部稳压器退耦	
26	VSSP1	地（通道 1 负功率电源电压）	
27	OUT1	通道 1 PWM 输出	
28	BOOT1	通道 1 自举高边驱动器	
29	VDDP1	通道 1 正电源电压	
30	HVP1	通道 1 充电单端电容器半电源电压输出	
31	OSCIO	振荡器输入与输出	
32	VSSD（HW）	地（负电源电压和数字处理芯片连接）	

（712）TDA8932BTW/33BTW

引脚号	引脚符号	引 脚 功 能	备　　注
1	VSSD（HW）	地	TDA8933BTW 是飞利浦公司生产的 10W X2 的立体声功率放大集成电路，应用在海尔 MST6M69FL 机心 LU42F3 系列等液晶电视中。内部框图见附图 2-563、应用电路见附图 2-564（以应用在海尔 QX88 机心液晶电视上）
2	IN1P	1 声道音频信号输入正端	
3	IN1N	1 声道音频信号输入负端	
4	DIAG	开路诊断输出	
5	ENGAGE	外接静音控制电路	
6	POWERUP	上电控制	
7	CGND	地	
8	VDDA	模拟电路电源	
9	VSSA	地	
10	OSCREF	振荡器参考电压	
11	HVPREF	功率放大参考电压	
12	INREF	输入参考电压	
13	TEST	测试	
14	IN2N	2 声道音频信号输入负端	
15	IN2P	2 声道音频信号输入正端	
16	VSSD（HW）	地	
17	VSSD（HW）	地	
18	DREF	数字电路参考电压	
19	HVP2	2 声道参考电压输出	
20	VDDP2	2 声道功放电路电源	
21	BOOT2	2 声道升压电容	
22	OUT2	2 声道功放电路输出 R+	
23	VSSP2	2 声道功放电路接地	
24	STAB2	稳压器 2	
25	STAB1	稳压器 1	
26	VSSP1	1 声道功放电路接地	
27	OUT1	1 声道功放电路输出 L+	
28	BOOT1	1 声道升压电容	
29	VDDP1	1 声道功放电路电源	
30	HVP1	1 声道参考电压输出	
31	OSCIO	振荡器输入/输出	
32	VSSD（HW）	地	

（713）TDA8946J

引脚号	引脚符号	引 脚 功 能	备　　注
1	OUT1−	1 声道输出−	该集成电路为双声道 BTL 音频功放，具有待机、静音控制功能，内部设有过热、短路保护电路。工作电压为 18V，负载为 8Ω 时，每路输出功率 15W。应用在康佳 LC32BT20 液晶电视上。内部框图见附图 2-565。
2	GND	地	
3	VCC	电源	
4	OUT1+	1 声道输出+	
5	NC	未用	
6	IN1+	1 声道输入+	
7	NC	未用	
8	IN1−	1 声道输入−	
9	IN2−	2 声道输入−	
10	MODE	模式控制	
11	SVR	滤波	
12	IN2+	2 声道输入+	
13	NC	未用	
14	OUT2−	2 声道输出−	
15	GND	地	
16	VCC	电源	
17	OUT2+	2 声道输出+	

（714）TDA9178

引脚号	引脚符号	引 脚 功 能	备 注
1	SC	沙堡脉冲输入	该集成电路为单片 YUV 画质改善处理电路，采用双列 24 脚 SDIP 封装，电源电压为 7.2～8.8V，工作温度范围为-10～+70℃，贮存温度范围为-55～+150℃。内部框图见附图 2-566，应用电路见附图 2-567（以应用在长虹 CHD-TM201F7P、LS07 机心液晶电视上为例）
2	NC	未用	
3	A DEXT1	外部 A-D 转换输入	
4	A DEXT2	外部 A-D 转换输入	
5	A DEXT3	外部 A-D 转换输入	
6	Y IN	亮度信号输入	
7	ADR	地址选择输入	
8	UIN	U 信号输入	
9	VIN	V 信号输入	
10	TP	测试端	
11	SCL	I^2C 总线时钟输入	
12	NC	未用	
13	NC	未用	
14	SDA	I^2C 总线数据端子	
15	DEC	数字电路电源信号滤波	
16	VOUT	V 信号输出	
17	UOUT	U 信号输出	
18	GND	地	
19	Y OUT	亮度信号输出	
20	VCC	电源	
21	S OUT	扫描速度调制输出	
22	CF	闪烁脉冲输出	
23	NC	未用	
24	NC	未用	

（715）TDA9181T

引脚号	引脚符号	引 脚 功 能	备 注
1	C IN	色度信号输入	该集成电路为多制式集成梳状滤波，应用电路见附图 2-568（以应用在东芝 26WL46C 液晶电视上为例）
2	INPSEL	输入转换选择	
3	Y/CVBS2	亮度或 CVBS 输入	
4	DGND	地	
5	VDDD	数字电源电压	
6	VCCA	模拟电源电压	
7	SC	沙堡/钳位脉冲输入	
8	FSCSEL	载频输入选择	
9	FSC	载频输入	
10	SYS2	标准选择	
11	SYS1	标准选择	
12	Y/CVBS1	亮度或 CVBS 输入	
13	AGND	模拟地	
14	Y/CVBS OUT	亮度或 CVBS 输出	
15	OUT SEL	输出转换开关选择	
16	C OUT	色度输出	

（716）TDA9808T

引脚号	引脚符号	引脚功能	电压/V	电阻/kΩ（R+/R−）	备　注
1	VIF1（VF1）	图像中频差分输入	3.25	7.22/8.15	该集成电路为伴音电路，采用 SO20 脚封装，工作电源电压为 4.5～9.9V 此数据在康佳 2008、3008 液晶彩色电视上测得，仅供参考。内部框图见附图 2-569
2	VIF2（VF2）	图像中频差分输入	3.20	7.20/8.10	
3	TADJ	射频 AGC 延迟调整	1.23	7.12/7.12	
4	TPLL	锁相环滤波	2.38	9.82/14.30	
5	CAGC	SIF AGC 检波滤波	2.72	9.78/12.67	
6	VDAF	伴音信号输出	2.57	9.22/11.64	
7	CDEC	伴音 PLL 高频滤波	2.14	9.78/14.17	
8	NC	空脚	–	–	
9	VO（VID）	视频信号输出	2.09	9.18/10.78	
10	VOQSS	第二伴音中频输出	2.08	9.78/13.18	
11	VIFM	第二伴音内载波输入	2.82	4.75/5.12	
12	TAGC	射频 AGC 输出	1.94	3.47/4.12	
13	AFC	自动频率控制输出	2.26	7.57/11.16	
14	VCO1	外接 LC 振荡器	2.74	9.31/12.17	
15	VCO2	外接 LC 振荡器	2.74	9.31/12.18	
16	GND	接地端子	0	0/0	
17	CVAGC	图像中频 AGC 滤波	3.12	9.80/11.12	
18	VP	电源端子	5.00	0.82/0.91	
19	VSIF1	伴音中频差分输入	3.23	9.48/12.75	
20	VSIF2	伴音中频差分输入	3.23	9.35/11.68	

（717）TDA9881TS

引脚号	引脚符号	引 脚 功 能	备　注
1	VIF1	差分信号输入	该集成电路为中频信号处理 IC，采用 SSOP24 引脚封装，应用在电视（如用在 TCL MS18 机心、康佳等液晶电视上）、PC 和机顶盒上。内部结构见附图 2-570、应用电路见附图 2-571（以应用在康佳 LC32HS62B 液晶电视上为例）
2	VIF2	差分信号输入	
3	IC	内部连接	
4	FMPLL	频率锁相环滤波	
5	DEEM	电容去加重输出	
6	AFD	音频输入退耦	
7	DGND	地	
8	FMSO	FM 声音输出	
9	TOP	调谐 AGC 接收点（为电阻调整）	
10	FM1	FM 中频选择位 1	
11	FM0	FM 中频选择位 0	
12	QSSO	单基准 QSS 输出和图像中频位选 1	
13	VIF0	差分信号输入	
14	TAGC	调谐 AGC 输出	
15	REF	参考信号输入	
16	AMUTE0	自动静音选择位 0	
17	CVBS	复合视频输出	
18	AGND	地	
19	VPLL	视频锁相环（为环路滤波器）	
20	VP	电源	
21	AFC	AFC 输出	
22	VAGC	视频 AGC 输出	
23	SIF1	差分信号输入 1 或内部模式选择	
24	SIF2	差分信号输入 2 或内部模式选择	

（718）TDA9885/TDA9886

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIF1	差分输入 1	TDA9885/TDA9886 是 PHILIPS 公司的中频处理 IC，两者均支持 PAL、NTSC 制式，TDA9886 增加支持 SECAM 功能。应用在海信 TLM4729P、康佳 LC42DS30D 与 LED55TS98N、创维 8M69 机心等液晶电视上。内部框图见附图 2-572
2	VIF2	差分输入 2	
3	OP1	控制输出	
4	FMPLL	频率锁相滤波	
5	DEEM	解调输出	
6	AFD	音频输入退耦	
7	DGND	地	
8	AUD OUT	音频输出	
9	TOP	射频 AGC	
10	SDA	总线数据	
11	SCL	总线时钟	
12	SIOMAD	伴音载波差拍输出	
13	NC	空脚	
14	TAGC	射频 AGC	
15	REF	基准信号	
16	VAGC	高频 AGC	
17	CVBS	全电视信号	
18	AGND	模拟地	
19	VPLL	视频锁相	
20	VP	+5V 供电	
21	AFC	AFC 输出	
22	OP2	控制输出	
23	SIF1	差分输入	
24	SIF2	差分输入	

（719）TDA9885T

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIF1	差分输入	TDA9885T 是一个符合多重标准（PAL 和 NTSC）的视频和音频中频信号锁相解调器，适用于被动调制和调频处理，应用在长虹 LS02、康佳 LC55TS86N 等液晶电视上。应用电路见附图 2-573（以应用在康佳 LC55TS86N 液晶电视上为例）
2	VIF2	差分输入	
3	OP1	控制输出	
4	FMPLL	频率锁相滤波	
5	DEEM	解调输出稳压电容	
6	AFD	音频输入退耦滤波	
7	DGND	地	
8	AUD	音频输出	
9	TOP	射频 AGC 接收点	
10	SDA	总线数据输入	
11	SCL	总线时钟输入	
12	SIOMAD	伴音载波差拍输出和地址识别	
13	NC	空脚	
14	TAGC	射频 AGC 输出	
15	REF	基准信号	
16	VC	视频 AGC 稳压电容	
17	CVBS	视频输出（全电视信号）	
18	AGND	模拟地	
19	VPLL	视频锁相	
20	VP	电源（+5V）	
21	AFC	AFC 输出	
22	OP2	控制输出	
23	SIF1	伴音中频差分输入	
24	SIF2	伴音中频差分输入	

（720）TDA9950

引脚号	引脚符号	引 脚 功 能	备　　注
1	CEC_POL	集极性信号	1. 封装：采用 TSSOP20 脚封装 2. 用途：TDA9950 是一种单芯片 CEC/I^2C 总线翻译与处理器，专门用于控制和接口的消费类电子产品控制，高清晰度多媒体接口（HDMI ） 3. 应用领域：YCbCr 或 RGB 高速视频数字化仪、投影仪、等离子和液晶电视、背投电视、高端电视、家庭影院放大器、DVD 录像机 4. 关键参数：电源电压（VDD 引脚）为 3～3.6V、工作温度范围为 0～70℃、工作模式总功耗为 33～46.8mW，空闲模式总功耗为 16～25.2mW 5. 引脚排列及内部框图见附图 2-574
2	INT	中断线路	
3	CEC_OUT	CEC 线输出	
4	$\overline{RST}$	外部复位输入	
5	VSS	地	
6	XTAL1	振荡器电路输入	
7	XTAL2	振荡器电路输入	
8	CEC_IN	CEC 线输入	
9	SDA	I^2C 总线串行数据输入与输出	
10	SCL	I^2C 总线串行时钟输入	
11	RSVD2	保留	
12	RSVD3	保留	
13	RSVD4	保留	
14	RSVD5	保留	
15	VDD	电源	
16	RSVD6	保留	
17	RSVD7	保留	
18	INT_POL	集极性输出（中断信号）	
19	A1	I^2C 总线从地址位 2	
20	A0	I^2C 总线从地址位 1	

（721）TDA9955HL

引脚号	引脚符号	引 脚 功 能	备　　注
1	VPC1	视频端口 C 输出位 1	1. 封装：采用 LQFP100（14mm×14mm×1.4mm）封装 2. 用途：三重 8 位模-数视频转换器 3. 应用领域：机顶盒（STB）、YUV 或 RGB 高速视频数字化仪、投影仪、等离子和液晶电视、背投电视、高端电视 4. 关键参数：1.8V 和 3.3V 电源电压、模拟电源电压（VDDA（3V3）引脚）为 3.15～3.3～3.45V、模拟电源电压（VDDA（1V8）引脚）为 1.75～1.8～1.85V、输入电源电压（VDDI（3V3）引脚）为 3.15～3.3～3.45V、核心电源电压（VDDC（1V8）引脚）为 1.75～1.8～1.85V、输出电源电压（VDDO（3V3）引脚）为 3.15～3.3～3.45V、模拟电源电流（IDDA（1V8）引脚）为 151～160mA、模拟电源电流（IDDA（3V3）引脚）为 33～40mA、输入电源电流（IDDI（3V3）引脚）为 48mA、输出电源电流（IDDO（3V3）引脚）为 48～80mA、核心电源电流（IDDC（1V8）引脚）为 96～115mA 5. 内部框图见附图 2-575
2	VPC2	视频端口 C 输出位 2	
3	VPC3	视频端口 C 输出位 3	
4	VDDC（1V8）	数字核心电源	
5	VSSC	数字核心地	
6	VDDO（3V3）	视频端口输出电源	
7	VSSO	视频端口输出地	
8	VPC4	视频端口 C 输出位 4	
9	VPC5	视频端口 C 输出位 5	
10	VPC6	视频端口 C 输出位 6	
11	VPC7	视频端口 C 输出位 7	
12	VDDO（3V3）	视频端口输出电源	
13	VSSO	视频端口输出地	
14	VCLK	像素时钟输出	
15	FREF/CS	提出参考输出或复合同步	
16	VREF/VS	垂直参考输出或垂直同步	
17	HREF/HS	水平参考输出或水平同步	
18	DE	数据使能信号输出	
19	VAI_N	视频指示输出（低态有效）	
20	VDDA（OSC）（3V3）	自由运行振荡器模拟电源	
21	VSSA（OSC）	自由运行振荡器模拟地	
22	VDDA（BIAS）（3V3）	偏压模拟电源	
23	VSSA（BIAS）	偏压模拟地	
24	BIAS	偏压输入	
25	VSSA	PCB 地	
26	VSSA（B）	蓝色通道模拟地	
27	VDDA（B）（3V3）	蓝色通道模拟电源	
28	B2	蓝色通道输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
29	REF_B	蓝色参考输入	
30	B1	蓝色通道输入	
31	VDDA（B）（1V8）	蓝色通道 ADC 模拟电源	
32	VSSA（B）	蓝色通道 ADC 模拟地	
33	VSSA（G）	绿色通道模拟地	
34	VDDA（G）（3V3）	绿色通道模拟电源	
35	G2	绿色通道输入	
36	REF_G	绿色通道参考输入	
37	G1	绿色通道输入	
38	VDDA（G）（1V8）	绿色通道 ADC 模拟电源	
39	VSSA（G）	绿色通道 ADC 模拟地	
40	VSSA（R）	红色通道模拟地	
41	VDDA（R）（3V3）	红色通道模拟电源	
42	R2	红色通道输入	
43	REF_R	红色通道参考输入	
44	R1	红色通道输入	
45	VDDA（R）（1V8）	红色通道 ADC 模拟电源	1. 封装：采用 LQFP100（14mm×14mm×1.4mm）封装 2. 用途：三重 8 位模-数视频转换器 3. 应用领域：机顶盒（STB）、YUV 或 RGB 高速视频数字化仪、投影仪、等离子和液晶电视、背投电视、高端电视 4. 关键参数：1.8V 和 3.3V 电源电压、模拟电源电压（VDDA（3V3）引脚）为 3.15～3.3～3.45V、模拟电源电压（VDDA（1V8）引脚）为 1.75～1.8～1.85V、输入电源电压（VDDI（3V3）引脚）为 3.15～3.3～3.45V、核心电源电压（VDDC（1V8）引脚）为 1.75～1.8～1.85V、输出电源电压（VDDO（3V3）引脚）为 3.15～3.3～3.45V、模拟电源电流（IDDA（1V8）引脚）为 151～160mA、模拟电源电流（IDDA（3V3）引脚）为 33～40mA、输入电源电流（IDDI（3V3）引脚）为 48mA、输出电源电流（IDDO（3V3）引脚）为 48～80mA、核心电源电流（IDDC（1V8）引脚）为 96～115mA 5. 内部框图见附图 2-575
46	VSSA（R）	红色通道 ADC 模拟地	
47	SOG2	同步绿色输入	
48	SOG1	同步绿色输入	
49	VDDA（SOG）（3V3）	SOGS 模拟电源	
50	VSSA（SOG）	SOG 模拟地	
51	VDDA（SOG）（3V3）	SOG 模拟电源	
52	VSSA（SOG）	SOG 模拟地	
53	VSSA（PLL）	PLL 模拟地	
54	VSSA（PLL）	PLL 模拟地	
55	VDDA（PLL）（3V3）	PLL 模拟电源	
56	VDDA（PLL）（1V8）	PLL 模拟电源	
57	TEST0	保留测试	
58	TEST1	保留测试	
59	HCSYNC1	水平同步输入	
60	HCSYNC2	水平同步输入	
61	VSYNC1	垂直同步输入	
62	VSYNC2	垂直同步输入	
63	MCLK	同步定时测量时钟	
64	CLAMP	钳位输入（外部模式）	
65	COAST	coast 输入	
66	CKEXT	外部时钟输入	
67	A0	I^2C 总线地址选择位 0	
68	VDDI（3V3）	数字电源输入	
69	SCL	I^2C 总线时钟	
70	SDA	I^2C 总线数据	
71	VSSA	模拟地	
72	VDDC（1V8）	核心数字电源	
73	VSSC	核心数字地	
74	VDDO（3V3）	视频输出端口电源	
75	VSSO	视频输出端口地	
76	VPA0	视频端口 A 输出位 0	
77	VPA1	视频端口 A 输出位 1	
78	VPA2	视频端口 A 输出位 2	
79	VPA3	视频端口 A 输出位 3	
80	VDDO（3V3）	视频端口输出电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
81	VSSO	视频端口输出地	1. 封装：采用 LQFP100（14mm×14mm×1.4mm）封装 2. 用途：三重 8 位模-数视频转换器 3. 应用领域：机顶盒（STB）、YUV 或 RGB 高速视频数字化仪、投影仪、等离子和液晶电视、背投电视、高端电视 4. 关键参数：1.8V 和 3.3V 电源电压、模拟电源电压（VDDA（3V3）引脚）为 3.15～3.3～3.45V、模拟电源电压（VDDA（1V8）引脚）为 1.75～1.8～1.85V、输入电源电压（VDDI（3V3）引脚）为 3.15～3.3～3.45V、核心电源电压（VDDC（1V8）引脚）为 1.75～1.8～1.85V、输出电源电压（VDDO（3V3）引脚）为 3.15～3.3～3.45V、模拟电源电流（IDDA（1V8）引脚）为 151～160mA、模拟电源电流（IDDA（3V3）引脚）为 33～40mA、输入电源电流（IDDI（3V3）引脚）为 48mA、输出电源电流（IDDO（3V3）引脚）为 48～80mA、核心电源电流（IDDC（1V8）引脚）为 96～115mA 5. 内部框图见附图 2-575
82	VPA4	视频端口 A 输出位 4	
83	VPA5	视频端口 A 输出位 5	
84	VPA6	视频端口 A 输出位 6	
85	VPA7	视频端口 A 输出位 7	
86	VDDO（3V3）	视频端口输出电源	
87	VSSO	视频端口输出地	
88	VPB0	视频端口 B 输出位 0	
89	VPB1	视频端口 B 输出位 1	
90	VPB2	视频端口 B 输出位 2	
91	VPB3	视频端口 B 输出位 3	
92	VDDO（3V3）	视频端口输出电源	
93	VSSO	视频端口输出地	
94	VPB4	视频端口 B 输出位 4	
95	VPB5	视频端口 B 输出位 5	
96	VPB6	视频端口 B 输出位 6	
97	VPB7	视频端口 B 输出位 7	
98	VDDO（3V3）	视频端口输出电源	
99	VSSO	视频端口输出地	
100	VPC0	视频端口 C 输出位 0	

（722）TEA6422DT

引脚号	引脚符号	引 脚 功 能	备　注
1	GND	地	该集成电路为总线控制音频矩阵电路，采用 SO28 脚封装，应用电路见附图 2-576（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	CAPACITANCE	外接电容	
3	VS	电源	
4	L1	左通道输入	
5	L2	左通道输入	
6	L3	左通道输入	
7	NC	空脚	
8	NC	空脚	
9	L4	左通道输入	
10	L5	左通道输入	
11	L6	左通道输入	
12	LOUT1	左通道输出	
13	ROUT1	右通道输出	
14	LOUT2	左通道输出	
15	ROUT2	右通道输出	
16	LOUT3	左通道输出	
17	ROUT3	右通道输出	
18	R6	右通道输入	
19	R5	右通道输入	
20	R4	右通道输入	
21	NC	空脚	
22	NC	空脚	
23	R3	右通道输入	
24	R2	右通道输入	
25	R1	右通道输入	
26	ADDR	地址信号	
27	SCL	串行时钟	
28	SDA	串行数据	

（723）TFA9810T

引脚号	引脚符号	引 脚 功 能	备　　注
1	VSSD（HW）	地（负数字电源电压）	1. 封装：采用 SO32 脚封装 2. 用途：立体声全桥音频放大器 3. 应用领域：应用在康佳 LC42DS30D、长虹 LS23 机心、海信 TLM42T08GP 等液晶电视上 4. 关键参数：电源电压为 8～20V 5. 引脚排列及内部框图见附图 2-577、应用电路见附图 2-578（以应用在长虹 LT37710、LS23 机心液晶电视上为例）
2	IN1P	通道 1 正比较器输入	
3	IN1N	通道 1 负比较器输入	
4	VDDA1	通道 1 正模拟电源	
5	VSSA1	通道 1 负模拟电源	
6	SO/OL	自激振荡/开环配置使能输入	
7	ENABLE	使能输入	
8	CDELAY	开关定时输入	
9	NC	空脚	
10	DIAG	诊断输出	
11	TEST	测试信号输入	
12	VSSA2	地（通道 2 负模拟电源）	
13	VDDA2	通道 2 正模拟电源	
14	IN2N	通道 2 负比较器输入	
15	IN2P	通道 2 正比较器输入	
16	VSSD（HW）	地（负数字电源电压）	
17	VSSD（HW）	地（负数字电源电压）	
18	STAB2	通道 2 内部稳定器退耦	
19	VSSP2	地（通道 2 负电源电压）	
20	BOOT2N	通道 2 自举高边驱动负输出	
21	OUT2N	通道 2 负输出	
22	BOOT2P	通道 2 自举高边驱动正输出	
23	OUT2P	通道 2 正输出	
24	VDDP2	通道 2 正电源	
25	VDDP1	通道 1 正电源	
26	OUT1P	通道 1 正输出	
27	BOOT1P	通道 1 自举高边驱动正输出	
28	OUT1N	通道 1 负输出	
29	BOOT1N	通道 1 自举高边驱动负输出	
30	VSSP1	地（通道 1 负电源电压）	
31	STAB1	通道 1 内部稳定器退耦	
32	VSSD（HW）	地（负数字电源电压）	

（724）TFA9842FJ

引脚号	引脚符号	引 脚 功 能	备　　注
1	IN2	输入	该集成电路为 20 W 立体声功放，带有音量控制，应用电路见附图 2-579（以应用在长虹 LT42710FHD（LS20A 机心）液晶电视上为例）
2	OUT2	扬声器输出	
3	CIV	公共输入端电压退耦	
4	IN1	输入	
5	GND	地	
6	SVR	半电源电压退耦	
7	MODE	音量控制输入	
8	OUT1	扬声器输出	
9	VCC	电源	

（725）TFA9843AJ

引脚号	引脚符号	引 脚 功 能	电压/V	备　注
1	IN2	输入 2	4.66	1. 封装：采用 DBS9P 脚封装 2. 用途：20 W 立体声功率放大器与音量控制 3. 应用领域：CRT 电视和液晶电视（如用在长虹 LS20 机心上）、显示器、PC 扬声器、迷你和微型音频接收器 4. 关键参数：工作电源电压为 9～28V、静态电流为 60～100mA、输出功率为 8.5W 5. 此数据在平板电视上测得 6. 引脚排列及内部框图见附图 2-580
2	OUT2	扬声器终端 2	11.79	
3	CIV	公共电压退耦输入	4.72	
4	IN1	输入	4.68	
5	GND	地	0	
6	SVR	半供电电压退耦	12.42	
7	VC	音量控制输入	11.70	
8	OUT1	扬声器终端 1	11.81	
9	VCC	电源电压	23.89	

（726）TFP403

引脚号	引脚符号	引 脚 功 能	备　注
1	DFO	输出时钟数据格式	该集成电路为 DVI 接收器，应用在厦华 LC-40K17 液晶电视上
2	$\overline{PD}$	掉电（低态有效）	
3	ST	输出驱动信号强度选择	
4	PIXS	像素选择	
5	DGND	地	
6	DVDD	电源	
7	$\overline{STAG}$	交错像素选择	
8	SCDT	同步检测输出	
9	$\overline{PDO}$	输出驱动电源关闭（低态有效）	
10	QE0	偶数蓝像素输出	
11	QE1	偶数蓝像素输出	
12	QE2	偶数蓝像素输出	
13	QE3	偶数蓝像素输出	
14	QE4	偶数蓝像素输出	
15	QE5	偶数蓝像素输出	
16	QE6	偶数蓝像素输出	
17	QE7	偶数蓝像素输出	
18	OVDD	电源	
19	OGND	地	
20	QE8	偶数绿像素输出	
21	QE9	偶数绿像素输出	
22	QE10	偶数绿像素输出	
23	QE11	偶数绿像素输出	
24	QE12	偶数绿像素输出	
25	QE13	偶数绿像素输出	
26	QE14	偶数绿像素输出	
27	QE15	偶数绿像素输出	
28	OGND	地	
29	OVDD	电源	
30	QE16	偶数红像素输出	
31	QE17	偶数红像素输出	
32	QE18	偶数红像素输出	
33	QE19	偶数红像素输出	
34	QE20	偶数红像素输出	
35	QE21	偶数红像素输出	
36	QE22	偶数红像素输出	
37	QE23	偶数红像素输出	
38	DVDD	电源	
39	DGND	地	
40	CLT1	通用控制信号（消费者自定义控制）	
41	CLT2	通用控制信号（消费者自定义控制）	
42	RSVD	保留	
43	OVDD	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
44	ODCK	输出数据时钟（像素时钟）	
45	OGND	地	
46	DE	数据使能输出	
47	VSYNC	场同步输出	
48	HSYNC	行同步输出	
49	QO0	奇数蓝像素输出	
50	QO1	奇数蓝像素输出	
51	QO2	奇数蓝像素输出	
52	QO3	奇数蓝像素输出	
53	QO4	奇数蓝像素输出	
54	QO5	奇数蓝像素输出	
55	QO6	奇数蓝像素输出	
56	QO7	奇数蓝像素输出	
57	OVDD	电源	
58	OGND	地	
59	QO8	奇数绿像素输出	
60	QO9	奇数绿像素输出	
61	QO10	奇数绿像素输出	
62	QO11	奇数绿像素输出	
63	QO12	奇数绿像素输出	
64	QO13	奇数绿像素输出	
65	QO14	奇数绿像素输出	
66	QO15	奇数绿像素输出	
67	CAP	旁路电容器	
68	DGND	地	
69	QO16	奇数红像素输出	
70	QO17	奇数红像素输出	
71	QO18	奇数红像素输出	
72	QO19	奇数红像素输出	该集成电路为 DVI 接收器，应用在厦华 LC-40K17 液晶电视上
73	QO20	奇数红像素输出	
74	QO21	奇数红像素输出	
75	QO22	奇数红像素输出	
76	OGND	地	
77	QO23	奇数红像素输出	
78	OVDD	电源	
79	AGND	地	
80	RX2+	通道 2 正接收输入	
81	RX2−	通道 2 负接收输入	
82	AVDD	电源	
83	RX1+	通道 1 正接收输入	
84	RX1−	通道 1 负接收输入	
85	AVDD	电源	
86	RX0+	通道 0 正接收输入	
87	RX0−	通道 0 负接收输入	
88	AVDD	电源	
89	RXC+	时钟正接收输入	
90	RXC−	时钟负接收输入	
91	AVDD	电源	
92	RSVD	保留	
93	RSVD	保留	
94	RSVD	保留	
95	RSVD	保留	
96	RSVD	保留	
97	PVDD	电源	
98	PGND	地	
99	PVDD	电源	
100	OCK_INV	ODCK 极性选择	

（727）TFP501PZP

引脚号	引脚符号	引 脚 功 能	备　注
1	DFO	输出时钟数据格式	
2	$\overline{PD}$	掉电（低态有效）	
3	ST	输出驱动强度检测	
4	PIXS	像素选择（选择一个或两个像素之间的每个时钟输出模式）	
5	DGND	地	
6	DVDD	电源（3.3V）	
7	$\overline{STAG}$	交错像素选择	
8	SCDT	同步检测	
9	$\overline{PDO}$	输出驱动掉电（低态有效）	
10	QE0	偶数蓝色像素输出	
11	QE1	偶数蓝色像素输出	
12	QE2	偶数蓝色像素输出	
13	QE3	偶数蓝色像素输出	
14	QE4	偶数蓝色像素输出	
15	QE5	偶数蓝色像素输出	
16	QE6	偶数蓝色像素输出	
17	QE7	偶数蓝色像素输出	
18	OVDD	电源（3.3V）	
19	OGND	地	
20	QE8	偶数绿色像素输出	
21	QE9	偶数绿色像素输出	
22	QE10	偶数绿色像素输出	该集成电路为 PanelBUS™ HDCP 数字接收器，采用 100 脚 TQFP 封装。内部框图见附图 2-581，应用电路见附图 2-582（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
23	QE11	偶数绿色像素输出	
24	QE12	偶数绿色像素输出	
25	QE13	偶数绿色像素输出	
26	QE14	偶数绿色像素输出	
27	QE15	偶数绿色像素输出	
28	OGND	地	
29	OVDD	电源（3.3V）	
30	QE16	偶数红色像素输出	
31	QE17	偶数红色像素输出	
32	QE18	偶数红色像素输出	
33	QE19	偶数红色像素输出	
34	QE20	偶数红色像素输出	
35	QE21	偶数红色像素输出	
36	QE22	偶数红色像素输出	
37	QE23	偶数红色像素输出	
38	DVDD	电源（3.3V）	
39	DGND	地	
40	CTL1	通用控制信号（用于用户定义控制）	
41	CTL2	通用控制信号（用于用户定义控制）	
42	RSVD	保留	
43	OVDD	电源（3.3V）	
44	ODCK	输出数据时钟（像素时钟）	
45	OGND	地	
46	DE	输出数据使能	
47	VSYNC	场同步输出	
48	HSYNC	行同步输出	
49	QO0	奇数蓝像素输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
50	QO1	奇数蓝像素输出	
51	QO2	奇数蓝像素输出	
52	QO3	奇数蓝像素输出	
53	QO4	奇数蓝像素输出	
54	QO5	奇数蓝像素输出	
55	QO6	奇数蓝像素输出	
56	QO7	奇数蓝像素输出	
57	OVDD	电源（3.3V）	
58	OGND	地	
59	QO8	奇数绿像素输出	
60	QO9	奇数绿像素输出	
61	QO10	奇数绿像素输出	
62	QO11	奇数绿像素输出	
63	QO12	奇数绿像素输出	
64	QO13	奇数绿像素输出	
65	QO14	奇数绿像素输出	
66	QO15	奇数绿像素输出	
67	CAP	旁路电容（4.7 μF 钽电容和 0.01μF 陶瓷电容连接到地）	
68	DGND	地	
69	QO16	奇数红像素输出	
70	QO17	奇数红像素输出	
71	QO18	奇数红像素输出	
72	QO19	奇数红像素输出	
73	QO20	奇数红像素输出	该集成电路为 PanelBUS™ HDCP 数字接收器，采用 100 脚 TQFP 封装。内部框图见附图 2-581，应用电路见附图 2-582（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
74	QO21	奇数红像素输出	
75	QO22	奇数红像素输出	
76	OGND	地	
77	QO23	奇数红像素输出	
78	OVDD	电源（3.3V）	
79	AGND	地	
80	RX2+	通道 2 正接收输入	
81	RX2−	通道 2 负接收输入	
82	AVDD	电源（3.3V）	
83	RX1+	通道 1 正接收输入	
84	RX1−	通道 1 负接收输入	
85	AVDD	电源（3.3V）	
86	RX0+	通道 0 正接收输入	
87	RX0−	通道 0 负接收输入	
88	AVDD	电源（3.3V）	
89	RXC+	时钟正接收输入	
90	RXC−	时钟负接收输入	
91	AVDD	电源（3.3V）	
92	DDC_SCL	显示数据通道_串行时钟	
93	DDC_SDA	显示数据通道_串行数据	
94	DDC_SA	显示数据通道_串行地址	
95	PROM_SCL	E^2PROM_串行时钟	
96	PROM_SDA	E^2PROM_串行数据	
97	PVDD1	电源（3.3V）	
98	PGND	地	
99	PVDD2	电源（3.3V）	
100	OCK_INV	ODCK 极性—选择 ODCK 边缘的像素数据（ QE [23:0]和 QO [23:0]）和控制信号	

（728）THC63LVD1023

引脚号	引脚符号	引 脚 功 能	备　注
1	B26	第二像素数据输入	该集成电路为 135MHZ 的 67bit LVDS 发射器，采用 LQFP144 封装，应用电路见附图 2-583（以应用在 LG 52LG70ED-CA 液晶电视上为例）
2	B27	第二像素数据输入	
3	VCC_1	电源	
4	GND_1	地	
5	B28	第二像素数据输入	
6	B29	第二像素数据输入	
7	HSYNC	行同步输入	
8	VSYNC	场同步输入	
9	DE	数据使能输入	
10	RESERVED_1	保留（连接到地）	
11	RESERVED_2	保留（连接到地）	
12	RESERVED_3	保留（连接到地）	
13	VCC_2	电源	
14	GND_2	地	
15	CLKIN	时钟输入	
16	RESERVED_4	保留（连接到地）	
17	CONT11	控制数据输入	
18	CONT12	控制数据输入	
19	CONT21	控制数据输入	
20	CONT22	控制数据输入	
21	R/F	输入时钟触发边沿选择（H：上升沿，L：下降沿）	
22	RS	LVDS 摆幅模式	
23	RESERVED_5	保留（必须打开）	
24	MAP	LVDS 映射表选择	
25	MODE1	像素数据模式	
26	MODE0	像素数据模式	
27	MODE2	像素数据模式	
28	RESERVED_6	保留（连接到地）	
29	NC_1	空脚	
30	$\overline{\text{PDWN}}$	H：正常工作；L：掉电	
31	PRBS	H:PRBS 发生器启用；L:正常工作	
32	RESERVED_7	保留（连接到地）	
33	NC_2	空脚	
34	PGND_1	地	
35	PVCC_1	电源	
36	PGND_2	地	
37	LGND_1	地	
38	TE2+	第二链路（当被禁用时，单链路）	
39	TE2−	第二链路（当被禁用时，单链路）	
40	TD2+	第二链路（当被禁用时，单链路）	
41	TD2−	第二链路（当被禁用时，单链路）	
42	LGND_2	地	
43	LVCC_1	电源	
44	TCLK2+	LVDS 时钟输出（为第一链路与第二链路）	
45	TCLK2-	LVDS 时钟输出（为第一链路与第二链路）	
46	TC2+	第二链路（当被禁用时，单链路）	
47	TC2−	第二链路（当被禁用时，单链路）	
48	LGND_3	地	
49	LVCC_2	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
50	TB2+	第二链路（当被禁用时，单链路）	
51	TB2−	第二链路（当被禁用时，单链路）	
52	TA2+	第二链路（当被禁用时，单链路）	
53	TA2−	第二链路（当被禁用时，单链路）	
54	LGND_4	地	
55	LVCC_3	电源	
56	TE1+	第一链路（第 1 个像素输出数据时，双链路）	
57	TE1−	第一链路（第 1 个像素输出数据时，双链路）	
58	TD1+	第一链路（第 1 个像素输出数据时，双链路）	
59	TD1−	第一链路（第 1 个像素输出数据时，双链路）	
60	LGND_5	地	
61	LGND_4	地	
62	TCLK1+	LVDS 时钟输出（为第一链路与第二链路）	
63	TCLK1−	LVDS 时钟输出（为第一链路与第二链路）	
64	TC1+	第一链路（第 1 个像素输出数据时，双链路）	
65	TC1−	第一链路（第 1 个像素输出数据时，双链路）	
66	LGND_6	地	
67	LVCC_5	电源	
68	TB1+	第一链路（第 1 个像素输出数据时，双链路）	
69	TB1−	第一链路（第 1 个像素输出数据时，双链路）	
70	TA1+	第一链路（第 1 个像素输出数据时，双链路）	
71	TA1−	第一链路（第 1 个像素输出数据时，双链路）	
72	LGND_7	地	该集成电路为 135MHZ 的 67bit LVDS 发射器，采用 LQFP144 封装，应用电路见附图 2-583（以应用在 LG 52LG70ED-CA 液晶电视上为例）
73	PGND_3	地	
74	PVCC_2	电源	
75	PGND_4	地	
76	R10	第一像素数据输入	
77	R11	第一像素数据输入	
78	R12	第一像素数据输入	
79	R13	第一像素数据输入	
80	R14	第一像素数据输入	
81	R15	第一像素数据输入	
82	VCC_3	电源	
83	GND_3	地	
84	R16	第一像素数据输入	
85	R17	第一像素数据输入	
86	R18	第一像素数据输入	
87	R19	第一像素数据输入	
88	G10	第一像素数据输入	
89	G11	第一像素数据输入	
90	G12	第一像素数据输入	
91	G13	第一像素数据输入	
92	G14	第一像素数据输入	
93	VCC_4	电源	
94	GND_4	地	
95	G15	第一像素数据输入	
96	G16	第一像素数据输入	
97	G17	第一像素数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
98	G18	第一像素数据输入	该集成电路为 135MHZ 的 67bit LVDS 发射器，采用 LQFP144 封装，应用电路见附图 2-583（以应用在 LG 52LG70ED-CA 液晶电视上为例）
99	G19	第一像素数据输入	
100	B10	第一像素数据输入	
101	B11	第一像素数据输入	
102	B12	第一像素数据输入	
103	B13	第一像素数据输入	
104	VCC_5	电源	
105	GND_5	地	
106	B14	第一像素数据输入	
107	B15	第一像素数据输入	
108	B16	第一像素数据输入	
109	NC_3	空脚	
110	B17	第一像素数据输入	
111	B18	第一像素数据输入	
112	B19	第一像素数据输入	
113	VCC_6	电源	
114	GND_6	地	
115	R20	第二像素数据输入	
116	R21	第二像素数据输入	
117	R22	第二像素数据输入	
118	R23	第二像素数据输入	
119	R24	第二像素数据输入	
120	R25	第二像素数据输入	
121	R26	第二像素数据输入	
122	R27	第二像素数据输入	
123	R28	第二像素数据输入	
124	R29	第二像素数据输入	
125	VCC_7	电源	
126	GND_7	地	
127	G20	第二像素数据输入	
128	G21	第二像素数据输入	
129	G22	第二像素数据输入	
130	G23	第二像素数据输入	
131	G24	第二像素数据输入	
132	G25	第二像素数据输入	
133	G26	第二像素数据输入	
134	G27	第二像素数据输入	
135	G28	第二像素数据输入	
136	G29	第二像素数据输入	
137	VCC_8	电源	
138	GND_8	地	
139	B20	第二像素数据输入	
140	B21	第二像素数据输入	
141	B22	第二像素数据输入	
142	B23	第二像素数据输入	
143	B24	第二像素数据输入	
144	B25	第二像素数据输入	

（729）THC63LVD103

引脚号	引脚符号	引 脚 功 能	备　注
1	TD5	像素数据输入	THC63LVD103 为 135MHz 30bit 彩色 LVDS 传送器，64 脚 TQFP 封装，向后兼容 THC63LVDM63R/THC63LVDM83R，应用电路见附图 2-584（以应用在 TCL MC77 机心液晶电视上为例）
2	GND1	地	
3	TD6	像素数据输入	
4	TE0	像素数据输入	
5	TE1	像素数据输入	
6	TE2	像素数据输入	
7	VCC1	电源	
8	TE3	像素数据输入	
9	TE4	像素数据输入	
10	GND2	地	
11	TE5	像素数据输入	
12	CLK IN	时钟输入	
13	PDWN	掉电（H:正常运行，L：电源跌落）	
14	PLL GND	PLL 电路地	
15	PLL VCC	PLL 电路电源	
16	TE6	像素数据输入	
17	LVDS GND1	LVDS 输出电路地	
18	TE+	LVDS 数据输出	
19	TE−	LVDS 数据输出	
20	TD+	LVDS 数据输出	
21	TD−	LVDS 数据输出	
22	TCLK+	LVDS 时钟输出	
23	TCLK−	LVDS 时钟输出	
24	TC+	LVDS 数据输出	
25	TC−	LVDS 数据输出	
26	LVDS GND2	LVDS 输出电路地	
27	LVDS VCC	LVDS 输出电路电源	
28	TB+	LVDS 数据输出	
29	TB−	LVDS 数据输出	
30	TA+	LVDS 数据输出	
31	TA−	LVDS 数据输出	
32	LVDS GND3	LVDS 输出电路地	
33	TA0	像素数据输入	
34	TA1	像素数据输入	
35	TA2	像素数据输入	
36	TA3	像素数据输入	
37	TA4	像素数据输入	
38	TA5	像素数据输入	
39	GND3	地	
40	TA6	像素数据输入	
41	TB0	像素数据输入	
42	TB1	像素数据输入	
43	RS	LVDS 摆幅模式	
44	TB2	像素数据输入	
45	TB3	像素数据输入	
46	TB4	像素数据输入	
47	GND4	地	
48	TB5	像素数据输入	
49	TB6	像素数据输入	
50	TC0	像素数据输入	
51	VCC2	电源	
52	TC1	像素数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
53	TC2	像素数据输入	THC63LVD103 为 135MHz 30bit 彩色 LVDS 传送器，64 脚 TQFP 封装，向后兼容 THC63LVDM63R/THC63LVDM83R，应用电路见附图 2-584（以应用在 TCL MC77 机心液晶电视上为例）
54	TC3	像素数据输入	
55	TC4	像素数据输入	
56	GND	地	
57	TC5	像素数据输入	
58	TC6	像素数据输入	
59	TD0	像素数据输入	
60	R/F	输入时钟触发沿选择	
61	TD1	像素数据输入	
62	TD2	像素数据输入	
63	TD3	像素数据输入	
64	TD4	像素数据输入	

（730）THC63LVD104A

引脚号	引脚符号	引 脚 功 能	备　注
1	GND	地	该集成电路为单链路 LVDS 传导器，可将 A、B、C、D 四路数字信号变换成 LVDS 数字对信号，并通过接口送入屏显电路；采用 64 脚 TQFP 封装，见附图 2-585（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	TEST	测试	
3	PD	掉电（低态有效）	
4	OE	输出使能（低态有效，高态输出禁止）	
5	R/F	输出时钟触发边沿选择（高：上升沿，低：下降沿）	
6	RE6	CMOS/TTL 数据输出	
7	RE5	CMOS/TTL 数据输出	
8	RE4	CMOS/TTL 数据输出	
9	VCC	电源	
10	RE3	CMOS/TTL 数据输出	
11	RE2	CMOS/TTL 数据输出	
12	RE1	CMOS/TTL 数据输出	
13	RE0	CMOS/TTL 数据输出	
14	RD6	CMOS/TTL 数据输出	
15	RD5	CMOS/TTL 数据输出	
16	GND	地	
17	RD4	CMOS/TTL 数据输出	
18	RD3	CMOS/TTL 数据输出	
19	RD2	CMOS/TTL 数据输出	
20	RD1	CMOS/TTL 数据输出	
21	RD0	CMOS/TTL 数据输出	
22	RC6	CMOS/TTL 数据输出	
23	VCC	电源	
24	RC5	CMOS/TTL 数据输出	
25	RC4	CMOS/TTL 数据输出	
26	RC3	CMOS/TTL 数据输出	
27	RC2	CMOS/TTL 数据输出	
28	RC1	CMOS/TTL 数据输出	
29	RC0	CMOS/TTL 数据输出	
30	GND	地	
31	CLKOUT	时钟输出	
32	RB6	CMOS/TTL 数据输出	
33	RB5	CMOS/TTL 数据输出	
34	RB4	CMOS/TTL 数据输出	
35	RB3	CMOS/TTL 数据输出	
36	RB2	CMOS/TTL 数据输出	
37	VCC	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
38	RB1	CMOS/TTL 数据输出	该集成电路为单链路 LVDS 传导器，可将 A、B、C、D 四路数字信号变换成 LVDS 数字对信号，并通过接口送入屏显电路；采用 64 脚 TQFP 封装，见附图 2-585（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
39	RB0	CMOS/TTL 数据输出	
40	RA6	CMOS/TTL 数据输出	
41	RA5	CMOS/TTL 数据输出	
42	RA4	CMOS/TTL 数据输出	
43	RA3	CMOS/TTL 数据输出	
44	GND	地	
45	RA2	CMOS/TTL 数据输出	
46	RA1	CMOS/TTL 数据输出	
47	RA0	CMOS/TTL 数据输出	
48	VCC	电源	
49	RA−	LVDS 数据输入	
50	RA+	LVDS 数据输入	
51	RB−	LVDS 数据输入	
52	RB+	LVDS 数据输入	
53	LVCC	电源	
54	RC−	LVDS 数据输入	
55	RC+	LVDS 数据输入	
56	RCLK−	LVDS 时钟输入	
57	RCLK+	LVDS 时钟输入	
58	LGND	地	
59	RD−	LVDS 数据输入	
60	RD+	LVDS 数据输入	
61	RE−	LVDS 数据输入	
62	RE+	LVDS 数据输入	
63	PGND	地	
64	PVCC	电源	

（731）THC63LVD823

引脚号	引脚符号	引 脚 功 能	备 注
1	B24	第二像素数据输入（蓝基色）	该集成电路为单/双链路 LVDS 传导器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上
2	B25	第二像素数据输入（蓝基色）	
3	VCC	电源	
4	GND	地	
5	B26	第二像素数据输入（蓝基色）	
6	B27	第二像素数据输入（蓝基色）	
7	HSYNC	行同步输入	
8	VSYNC	场同步输入	
9	DE	数据使能输入	
10	CLKIN	时钟输入	
11	R/F	输入时钟触发边沿选择	
12	RS	LVDS 摆幅范围选择	
13	TEST1	测试	
14	TEST2	测试	
15	MODE1	像素数据模式	
16	MODE0	像素数据模式	
17	OE	输出使能	
18	6/8	6 位/8 位颜色选择	
19	PDWN	停机（低电平有效）	
20	TEST3	测试	
21	TEST4	测试	
22	TEST5	测试	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
23	PLL_GND	地	
24	PLL_VCC	电源	
25	PLL_GND	地	
26	LVDS_GND	地	
27	TD2+	第二链接（这些脚被禁用时，单链路）	
28	TD2−	第二链接（这些脚被禁用时，单链路）	
29	TCLK2+	LVDS 时钟输出（第一链接）	
30	TCLK2−	LVDS 时钟输出（第一链接）	
31	TC2+	第二链接（这些脚被禁用时，单链路）	
32	TC2−	第二链接（这些脚被禁用时，单链路）	
33	LVDS_VCC	电源	
34	TB2+	第二链接（这些脚被禁用时，单链路）	
35	TB2−	第二链接（这些脚被禁用时，单链路）	
36	TA2+	第二链接（这些脚被禁用时，单链路）	
37	TA2−	第二链接（这些脚被禁用时，单链路）	
38	LVDS_GND	地	
39	TD1+	第一个链接（第一像素输出数据时，双链路）	
40	TD1−	第一个链接（第一像素输出数据时，双链路）	
41	TCLK1+	LVDS 时钟输出（第一个链接）	
42	TCLK1−	LVDS 时钟输出（第一个链接）	
43	TC1+	第一个链接（第一像素输出数据时，双链路）	
44	TC1−	第一个链接（第一像素输出数据时，双链路）	
45	LVDS_VCC	电源	
46	TB1+	第一个链接（第一像素输出数据时，双链路）	
47	TB1−	第一个链接（第一像素输出数据时，双链路）	
48	TA1+	第一个链接（第一像素输出数据时，双链路）	
49	TA1−	第一个链接（第一像素输出数据时，双链路）	
50	LVDS_GND	地	
51	R10	第一像素数据输入（红基色）	
52	R11	第一像素数据输入（红基色）	
53	R12	第一像素数据输入（红基色）	
54	R13	第一像素数据输入（红基色）	
55	VCC	电源	
56	GND	地	
57	R14	第一像素数据输入（红基色）	
58	R15	第一像素数据输入（红基色）	
59	R16	第一像素数据输入（红基色）	
60	R17	第一像素数据输入（红基色）	
61	G10	第一像素数据输入（绿基色）	
62	G11	第一像素数据输入（绿基色）	
63	G12	第一像素数据输入（绿基色）	
64	G13	第一像素数据输入（绿基色）	
65	G14	第一像素数据输入（绿基色）	
66	G15	第一像素数据输入（绿基色）	
67	G16	第一像素数据输入（绿基色）	
68	G17	第一像素数据输入（绿基色）	
69	B10	第一像素数据输入（蓝基色）	
70	B11	第一像素数据输入（蓝基色）	
71	VCC	电源	
72	GND	地	
73	B12	第一像素数据输入（蓝基色）	
74	B13	第一像素数据输入（蓝基色）	

该集成电路为单/双链路LVDS 传导器，应用在夏普LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上

（续）

引脚号	引脚符号	引 脚 功 能	备　注
75	B14	第一像素数据输入（蓝基色）	该集成电路为单/双链路LVDS 传导器，应用在夏普LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上
76	B15	第一像素数据输入（蓝基色）	
77	B16	第一像素数据输入（蓝基色）	
78	B17	第一像素数据输入（蓝基色）	
79	R20	第二像素数据输入（红基色）	
80	R21	第二像素数据输入（红基色）	
81	R22	第二像素数据输入（红基色）	
82	R23	第二像素数据输入（红基色）	
83	R24	第二像素数据输入（红基色）	
84	R25	第二像素数据输入（红基色）	
85	R26	第二像素数据输入（红基色）	
86	R27	第二像素数据输入（红基色）	
87	VCC	电源	
88	GND	地	
89	G20	第二像素数据输入（绿基色）	
90	G21	第二像素数据输入（绿基色）	
91	G22	第二像素数据输入（绿基色）	
92	G23	第二像素数据输入（绿基色）	
93	G24	第二像素数据输入（绿基色）	
94	G25	第二像素数据输入（绿基色）	
95	G26	第二像素数据输入（绿基色）	
96	G27	第二像素数据输入（绿基色）	
97	B20	第二像素数据输入（蓝基色）	
98	B21	第二像素数据输入（蓝基色）	
99	B22	第二像素数据输入（蓝基色）	
100	B23	第二像素数据输入（蓝基色）	

（732）THC63LVDM83A

引脚号	引脚符号	引 脚 功 能	备　注
1	RS	LVDS 开关控制	该集成电路为低压差分信号传导器，将 8bit RGB 数字信号转换成低压差分数字对信号。采用 56 脚 TSSOP 封装，应用电路见附图 2-586（以应用在上广电LCD1703 液晶电视上为例）
2	TD1	像素数据输入	
3	TA5	像素数据输入	
4	TA6	像素数据输入	
5	GND	地	
6	TB0	像素数据输入	
7	TB1	像素数据输入	
8	TD2	像素数据输入	
9	VCC	电源	
10	TD3	像素数据输入	
11	TB2	像素数据输入	
12	TB3	像素数据输入	
13	GND	地	
14	TB4	像素数据输入	
15	TB5	像素数据输入	
16	TD4	像素数据输入	
17	R/F	输入时钟触发边沿选择（H：上升沿，L ：下降沿）	
18	TD5	像素数据输入	
19	TB6	像素数据输入	
20	TC0	像素数据输入	
21	GND	地	
22	TC1	像素数据输入	
23	TC2	像素数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
24	TC3	像素数据输入	该集成电路为低压差分信号传导器，将 8bit RGB 数字信号转换成低压差分数字对信号。采用 56 脚 TSSOP 封装，应用电路见附图 2-586（以应用在上广电 LCD1703 液晶电视上为例）
25	TD6	像素数据输入	
26	VCC	电源	
27	TC4	像素数据输入	
28	TC5	像素数据输入	
29	GND	地	
30	TC6	像素数据输入	
31	CLK IN	时钟输入	
32	PDWN	掉电（低态有效）	
33	PLL GND	地	
34	PLL VCC	电源	
35	PLL GND	地	
36	LVDS GND	地	
37	TD+	LVDS 数据输出	
38	TD−	LVDS 数据输出	
39	TCLK+	LVDS 时钟输出	
40	TCLK−	LVDS 时钟输出	
41	TC+	LVDS 数据输出	
42	TC−	LVDS 数据输出	
43	LVDS GND	地	
44	LVDS VCC	电源	
45	TB+	LVDS 数据输出	
46	TB−	LVDS 数据输出	
47	TA+	LVDS 数据输出	
48	TA−	LVDS 数据输出	
49	LVDS GND	地	
50	TD0	像素数据输入	
51	TA0	像素数据输入	
52	TA1	像素数据输入	
53	GND	地	
54	TA2	像素数据输入	
55	TA3	像素数据输入	
56	TA4	像素数据输入	

（733）THC63LVDM83R

引脚号	引脚符号	引 脚 功 能	备　注
1	RS	LVDS 开关控制	该集成电路为 LCD 专用视频芯片（如应用在 LG RT-15LA70 液晶电视上），采用 TSSOP56 脚封装。THC63LVDM83R 与 THC63LVDM83C 相兼容
2	TD1	像素数据输入	
3	TA5	像素数据输入	
4	TA6	像素数据输入	
5	GND	地	
6	TB0	像素数据输入	
7	TB1	像素数据输入	
8	TD2	像素数据输入	
9	VCC	电源	
10	TD3	像素数据输入	
11	TB2	像素数据输入	
12	TB3	像素数据输入	
13	GND	地	
14	TB4	像素数据输入	
15	TB5	像素数据输入	
16	TD4	像素数据输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
17	R/F	输入时钟触发边沿选择	该集成电路为 LCD 专用视频芯片（如应用在 LG RT-15LA70 液晶电视上），采用 TSSOP56 脚封装。THC63LVDM83R 与 THC63LVDM83C 相兼容
18	TD5	像素数据输入	
19	TB6	像素数据输入	
20	TC0	像素数据输入	
21	GND	地	
22	TC1	像素数据输入	
23	TC2	像素数据输入	
24	TC3	像素数据输入	
25	TD6	像素数据输入	
26	VCC	电源	
27	TC4	像素数据输入	
28	TC5	像素数据输入	
29	GND	地	
30	TC6	像素数据输入	
31	CLK IN	时钟输入	
32	$\overline{\text{PDWN}}$	掉电（低电平有效）	
33	PLL GND	地	
34	PLL VCC	电源	
35	PLL GND	地	
36	LVDS GND	地	
37	TD+	LVDS 数据输出	
38	TD−	LVDS 数据输出	
39	TCLK+	LVDS 时钟输出	
40	TCLK−	LVDS 时钟输出	
41	TC+	LVDS 数据输出	
42	TC−	LVDS 数据输出	
43	LVDS GND	地	
44	LVDS VCC	电源	
45	TB+	LVDS 数据输出	
46	TB−	LVDS 数据输出	
47	TA+	LVDS 数据输出	
48	TA−	LVDS 数据输出	
49	LVDS GND	地	
50	TD0	像素数据输入	
51	TA0	像素数据输入	
52	TA1	像素数据输入	
53	GND	地	
54	TA2	像素数据输入	
55	TA3	像素数据输入	
56	TA4	像素数据输入	

（734）TK15420

引脚号	引脚符号	引脚功能	电压/V	备　　注
1	OUTPUT A	输出 A	0.91	1. 封装：采用 SOP8 封装 2. 用途：75Ω 视频线路驱动器 3. 应用领域：液晶电视机 4. 关键参数：最大电源电压为 14V，工作电压范围为 4～12V、工作温度范围为−25～+85℃、功耗为 400mW、输入频率为 20MHz 5. 此数据在夏普 LC−20B2EA 液晶电视上测得
2	−INPUT A	反相输入 A	0.91	
3	+INPUT A	非反相输入 A	0.52	
4	VEE	负电源	0	
5	+INPUT B	非反相输入 B	0.51	
6	−INPUT B	反相输入 B	0.91	
7	OUTPUT B	输出 B	0.91	
8	VCC	电源	5.02	

（735）TL062

引脚号	引脚符号	引 脚 功 能	备　注
1	1OUT	左声道功率放大输出	该集成电路为数字音频功率放大器，应用电路见附图 2-587（以应用在长虹 LS23 机心电视上为例）
2	1IN−	左声道音频信号负极性输入	
3	1IN+	左声道音频放大器正极性输入	
4	GND	地	
5	2IN+	右声道音频放大器正极性输入	
6	2IN−	右声道音频信号负极性输入	
7	2OUT	右声道功率放大输出	
8	VCC	电源（12V）	

（736）TL062CD

引脚号	引脚符号	引 脚 功 能	备　注
1	ROUT	右声道音频输出	该集成电路为双音频功率放大器，应用电路见附图 2-588（以应用在长虹 LT2657 电视上为例）
2	AMP_R−	右声道音频信号反相输入	
3	AMP_R+	右声道音频信号正相输入	
4	GND	地	
5	AMP_L+	左声道音频信号正相输入	
6	AMP_L−	左声道音频信号反相输入	
7	LOUT	左声道音频输出	
8	VCC	电源	

（737）TL2425MC

引脚号	引脚符号	引 脚 功 能	备　注
1	R1AN	第一 LVDS 接收信号（A−）	该集成电路应用在 LG 55LX6500-CA 液晶电视上，应用电路见附图 2-589
2	R1AP	第一 LVDS 接收信号（A+）	
3	R1BN	第一 LVDS 接收信号（B−）	
4	R1BP	第一 LVDS 接收信号（B+）	
5	R1CN	第一 LVDS 接收信号（C−）	
6	R1CP	第一 LVDS 接收信号（C+）	
7	R1CLKN	第一 LVDS 接收时钟信号（−）	
8	R1CLKP	第一 LVDS 接收时钟信号（+）	
9	R1DN	第一 LVDS 接收信号（D−）	
10	R1DP	第一 LVDS 接收信号（D+）	
11	R1EN	第一 LVDS 接收信号（E−）	
12	R1EP	第一 LVDS 接收信号（E+）	
13	R2AN	第二 LVDS 接收信号（A−）	
14	R2AP	第二 LVDS 接收信号（A+）	
15	R2BN	第二 LVDS 接收信号（B−）	
16	R2BP	第二 LVDS 接收信号（B+）	
17	LVDD_1	电源	
18	R2CN	第二 LVDS 接收信号（C−）	
19	R2CP	第二 LVDS 接收信号（C+）	
20	R2CLKN	第二 LVDS 接收时钟信号（−）	
21	R2CLKP	第二 LVDS 接收时钟信号（+）	
22	LGND_1	地	
23	R2DN	第二 LVDS 接收信号（D−）	
24	R2DP	第二 LVDS 接收信号（D+）	
25	R2EN	第二 LVDS 接收信号（E−）	
26	R2EP	第二 LVDS 接收信号（E+）	
27	R3AN	第三 LVDS 接收信号（A−）	
28	R3AP	第三 LVDS 接收信号（A+）	
29	R3BN	第三 LVDS 接收信号（B−）	
30	R3BP	第三 LVDS 接收信号（B+）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
31	LVDD_2	电源	
32	R3CN	第三 LVDS 接收信号（C−）	
33	R3CP	第三 LVDS 接收信号（C+）	
34	R3CLKN	第三 LVDS 接收时钟信号（−）	
35	R3CLKP	第三 LVDS 接收时钟信号（+）	
36	LGND_2	地	
37	R3DN	第三 LVDS 接收信号（D−）	
38	R3DP	第三 LVDS 接收信号（D+）	
39	R3EN	第三 LVDS 接收信号（E−）	
40	R3EP	第三 LVDS 接收信号（E+）	
41	R4AN	第四 LVDS 接收信号（A−）	
42	R4AP	第四 LVDS 接收信号（A+）	
43	R4BN	第四 LVDS 接收信号（B−）	
44	R4BP	第四 LVDS 接收信号（B+）	
45	R4CN	第四 LVDS 接收信号（C−）	
46	R4CP	第四 LVDS 接收信号（C+）	
47	R4CLKN	第四 LVDS 接收时钟信号（−）	
48	R4CLKP	第四 LVDS 接收时钟信号（+）	
49	R4DN	第四 LVDS 接收信号（D−）	
50	R4DP	第四 LVDS 接收信号（D+）	
51	R4EN	第四 LVDS 接收信号（E−）	
52	R4EP	第四 LVDS 接收信号（E+）	
53	LVDD_3	电源	
54	LGND_3	地	
55	LVDD_4	电源	该集成电路应用在 LG 55LX6500-CA 液晶电视上，应用电路见附图 2-589
56	LGND_4	地	
57	EIVSS_1	地	
58	EIVDD_1	电源	
59	CGND_1	地	
60	RBF	程序输入输出网络端口	
61	INT_SSC1	中断信号（同步串行接口）	
62	RESET	复位信号	
63	CVDD_1	电源	
64	PWM_SEQ	脉冲宽度调度_序列发生器	
65	PAT_DET	检测信号	
66	INT_VCO1	中断信号（压控振荡）	
67	FLK1	闪烁控制信号	
68	OVDD_1	电源	
69	OGND_1	地	
70	DPN	数字通路不提供信号	
71	GOE	选通输出使能	
72	GSC	选通移位时钟	
73	GSP	选通启动脉冲	
74	GSP_R	选通启动脉冲_接收	
75	OVDD_2	电源	
76	CGND_2	地	
77	CVDD_2	电源	
78	EIVSS_2	地	
79	OGND_2	地	
80	N_S_SEL	选择信号	
81	VCORES	压控振荡复位	
82	EIVDD_2	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
83	H_CONV	转换信号输入	
84	I2C_EN	I^2C 使能信号	
85	CVDD_3	电源	
86	CGND_3	地	
87	VCO_SYNC	压控振荡_同步信号	
88	TESTA	测试	
89	TESTB	测试	
90	TESTC	测试	
91	OVDD_3	电源	
92	OGND_3	地	
93	CVDD_4	电源	
94	CGND_4	地	
95	OVDD_4	电源	
96	SSC_SYNC	SSC（同步串行接口）_同步信号	
97	POL	极性反转线模式输出源驱动器	
98	SOE	源极输出使能信号	
99	OPT_P	正负极性选择（正）	
100	OPT_N	正负极性选择（负）	
101	FSEL	频率选择	
102	OGND_4	地	
103	EIVSS_4	地	
104	EIVDD_3	电源	
105	CGND_5	地	
106	CVDD_5	电源	
107	CGND_6	地	该集成电路应用在 LG 55LX6500-CA 液晶电视上，应用电路见附图 2-589
108	RNLVDS	接收 LVDS 低电压差分信号	
109	NLVDD_1	电源	
110	NLVSS_1	地	
111	LLV8−	Mini-LVDS（微型低压差分）信号输出（负）	
112	LLV8+	Mini-LVDS（微型低压差分）信号输出（正）	
113	NLVSS_2	地	
114	LLV7−	Mini-LVDS（微型低压差分）信号输出（负）	
115	LLV7+	Mini-LVDS（微型低压差分）信号输出（正）	
116	NLVDD_2	电源	
117	LLV6−	Mini-LVDS（微型低压差分）信号输出（负）	
118	LLV6+	Mini-LVDS（微型低压差分）信号输出（正）	
119	LLV5−	Mini-LVDS（微型低压差分）信号输出（负）	
120	LLV5+	Mini-LVDS（微型低压差分）信号输出（正）	
121	NLVSS_3	地	
122	LLV4−	Mini-LVDS（微型低压差分）信号输出（负）	
123	LLV4−	Mini-LVDS（微型低压差分）信号输出（正）	
124	LLV3−	Mini-LVDS（微型低压差分）信号输出（负）	
125	LLV3+	Mini-LVDS（微型低压差分）信号输出（正）	
126	NLVDD_3	电源	
127	LLV2−	Mini-LVDS（微型低压差分）信号输出（负）	
128	LLV2+	Mini-LVDS（微型低压差分）信号输出（正）	
129	LLV1−	Mini-LVDS（微型低压差分）信号输出（负）	
130	LLV1+	Mini-LVDS（微型低压差分）信号输出（正）	
131	NLVSS_4	地	
132	LLV0−	Mini-LVDS（微型低压差分）信号输出（负）	
133	LLV0+	Mini-LVDS（微型低压差分）信号输出（正）	
134	RLV8−	Mini-LVDS（微型低压差分）信号输出（负）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
135	RLV8+	Mini-LVDS（微型低压差分）信号输出（正）	
136	NLVDD_4	电源	
137	RLV7−	Mini-LVDS（微型低压差分）信号输出（负）	
138	RLV7+	Mini-LVDS（微型低压差分）信号输出（正）	
139	RLV6−	Mini-LVDS（微型低压差分）信号输出（负）	
140	RLV6+	Mini-LVDS（微型低压差分）信号输出（正）	
141	NLVSS_5	地	
142	RLV5−	Mini-LVDS（微型低压差分）信号输出（负）	
143	RLV5+	Mini-LVDS（微型低压差分）信号输出（正）	
144	RLV4−	Mini-LVDS（微型低压差分）信号输出（负）	
145	RLV4+	Mini-LVDS（微型低压差分）信号输出（正）	
146	NLVDD_5	电源	
147	RLV3−	Mini-LVDS（微型低压差分）信号输出（负）	
148	RLV3+	Mini-LVDS（微型低压差分）信号输出（正）	
149	RLV2−	Mini-LVDS（微型低压差分）信号输出（负）	
150	RLV2+	Mini-LVDS（微型低压差分）信号输出（正）	
151	NLVSS_6	地	
152	RLV1−	Mini-LVDS（微型低压差分）信号输出（负）	
153	RLV1+	Mini-LVDS（微型低压差分）信号输出（正）	
154	NLVDD_6	电源	
155	RLV0−	Mini-LVDS（微型低压差分）信号输出（负）	
156	RLV0+	Mini-LVDS（微型低压差分）信号输出（正）	
157	TCON_AGP	TCON_图形加速端口	
158	OGND_5	地	
159	OVDD_5	电源	该集成电路应用在 LG 55LX6500-CA 液晶电视上，应用电路见附图 2-589
160	OGND_6	地	
161	CVDD_6	电源	
162	CGND_7	地	
163	CGND_8	地	
164	SCLKI	串行时钟信号输入	
165	EOVDD_1	电源	
166	EOVSS_1	地	
167	NC	空脚	
168	SCLKO	串行时钟输出	
169	EOVDD_2	电源	
170	EOVSS_2	地	
171	CVDD_7	电源	
172	CGND_9	地	
173	EOVDD_3	电源	
174	OGND_7	地	
175	OVDD_6	电源	
176	OGND_8	地	
177	EIVSS_4	地	
178	EIVDD_4	电源	
179	FRCON	快速 RC 振荡器	
180	C10S8	位选择	
181	REVERSE	反向	
182	OVDD_7	电源	
183	OGND_9	地	
184	CVDD_8	电源	
185	EOVSS_3	地	
186	EOVDD_4	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
187	OVDD_8	电源	该集成电路应用在 LG 55LX6500-CA 液晶电视上，应用电路见附图 2-589
188	CGND_10	地	
189	OGND_10	地	
190	EOVDD_5	电源	
191	EOVSS_4	地	
192	SDA	数据信号	
193	SCL	时钟信号	
194	CVDD_9	地	
195	EOVSS_5	地	
196	EOVDD_6	电源	
197	DISN	LVDS 选择信号	
198	OVDD_9	电源	
199	INT_VCO2	中断_压控振荡	
200	EOVDD_7	电源	
201	EOVSS_6	地	
202	CVDD_10	电源	
203	CGND_11	地	
204	INT_SSC2	中断_源移位时钟	
205	OGND_11	地	
206	CVDD_11	电源	
207	LVDD_5	电源	
208	LGND_5	地	

（738）TL7705A

引脚号	引脚符号	引 脚 功 能	备　注
1	REF	参考	1. 封装：采用 8 脚 DIP 封装 2. 用途：电源电压监控器 3. 应用领域：应用在厦华液晶电视上 4. 关键参数：VCC 电压为 3.5～18V 5. 引脚排列及内部框图见附图 2-590
2	$\overline{\text{RESIN}}$	复位信号输入	
3	CT	定时电容	
4	GND	地	
5	$\overline{\text{RESET}}$	复位	
6	RESET	复位	
7	SENSE	检测	
8	VCC	电源	

（739）TLC2932IPWR

引脚号	引脚符号	引 脚 功 能	备　注
1	LOGIC VDD	电源（为内部逻辑）	该集成电路为高性能锁相环，应用电路见附图 2-591（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	SELECT	压控振荡器输出频率选择	
3	VCO OUT	压控振荡器输出	
4	FINA	输入参考频率	
5	FINB	压控振荡器外部计数器输出频率输入	
6	PFD OUT	相位频率检测器输出	
7	LOGIC GND	地（为内部逻辑）	
8	NC	空脚	
9	PFD INHIBIT	相位频率检测器禁止控制	
10	VCO INHIBIT	压控振荡器禁止控制	
11	VCO GND	地（为压控振荡器）	
12	VCO IN	压控振荡器输入	
13	BIAS	偏置电源	
14	VCO VDD	电源（为压控振荡器）	

（740）TLC7733

引脚号	引脚符号	引 脚 功 能	备　　注
1	CONTROL	控制	1. 封装：采用 8 脚封装 2. 用途：微功率电源电压监控器 3. 应用领域：应用在 LCD－4400 液晶背投影电视上 4. 关键参数：电源电压范围为 2～6V、温度范围为−40～+125℃ 5. 内部框图见附图 2-592
2	$\overline{\text{PESIN}}$	复位信号输入	
3	CT	定时电容	
4	GND	地	
5	$\overline{\text{RESET}}$	复位	
6	RESET	复位	
7	SENSE	检测	
8	VDD	电源	

（741）TMDS351

引脚号	引脚符号	引 脚 功 能	备　　注
1	SDA3	源端口 3 DDC I^2C 数据线	该集成电路为三端口视频开关电路，采用 64 脚 TQFP 封装，应用在创维 8A03 机心、LG 42PG60UD、LG 42L5FRC-TA 等液晶电视上，应用电路见附图 2-593（以应用在创维 8A03 机心液晶电视上为例）
2	SCL3	源端口 1 DDC I^2C 时钟线	
3	GND	地	
4	B31	源端口 3 TMDS 负输入	
5	A31	源端口 3 TMDS 正输入	
6	VCC	电源	
7	B32	源端口 3 TMDS 负输入	
8	A32	源端口 3 TMDS 正输入	
9	GND	地	
10	B33	源端口 3 TMDS 负输入	
11	A33	源端口 3 TMDS 正输入	
12	VCC	电源	
13	B34	源端口 3 TMDS 负输入	
14	A34	源端口 3 TMDS 正输入	
15	GND	地	
16	VSADJ	TMDS 符合电压摆幅控制	
17	Y4	TMDS 正输出	
18	Z4	TMDS 负输出	
19	VCC	电源	
20	Y3	TMDS 正输出	
21	Z3	TMDS 负输出	
22	GND	地	
23	Y2	TMDS 正输出	
24	Z2	TMDS 负输出	
25	VCC	电源	
26	Y1	TMDS 正输出	
27	Z1	TMDS 负输出	
28	GND	地	
29	SCL_SINK	DDC I^2C 数据线	
30	SDA_SINK	DDC I^2C 数据线	
31	HPD_SINK	热插拔检测器输入	
32	S1	源选择	
33	S2	源选择	
34	EQ	TMDS 输入均衡器选择（控制引脚）	
35	HPD1	源端口 1 热插拔检测器输出	
36	SDA1	源端口 1 DDC I^2C 数据线	
37	SCL1	源端口 1 DDC I^2C 时钟线	
38	B11	源端口 1 TMDS 负输入	
39	A11	源端口 1 TMDS 正输入	
40	VCC	电源	
41	B12	源端口 1 TMDS 负输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
42	A12	源端口 1 TMDS 正输入	该集成电路为三端口视频开关电路，采用 64 脚 TQFP 封装，应用在创维 8A03 机心、LG 42PG60UD、LG 42L5FRC-TA 等液晶电视上，应用电路见附图 2-593（以应用在创维 8A03 机心液晶电视上为例）
43	GND	地	
44	B13	源端口 1 TMDS 负输入	
45	A13	源端口 1 TMDS 正输入	
46	VCC	电源	
47	B14	源端口 1 TMDS 负输入	
48	A14	源端口 1 TMDS 正输入	
49	VDD	电源	
50	HPD2	源端口 1 热插拔检测器输出	
51	SDA2	源端口 2 DDC I^2C 数据线	
52	SCL2	源端口 1 DDC I^2C 时钟线	
53	B21	源端口 2 TMDS 负输入	
54	A21	源端口 2 TMDS 正输入	
55	VCC	电源	
56	B22	源端口 2 TMDS 负输入	
57	A22	源端口 2 TMDS 正输入	
58	GND	地	
59	B23	源端口 2 TMDS 负输入	
60	A23	源端口 2 TMDS 正输入	
61	VCC	电源	
62	B24	源端口 2 TMDS 负输入	
63	A24	源端口 2 TMDS 正输入	
64	HPD3	源端口 1 热插拔检测器输出	

（742）TMP86FS49AUG

引脚号	引脚符号	引 脚 功 能	备　　注
1	VSS	地	该集成电路为微控制器，应用在东芝 26WL66C 液晶电视上
2	XIN	谐振器连接（为高频率时钟）	
3	XOUT	谐振器连接（为高频率时钟）	
4	TEST	测试	
5	VDD	电源	
6	P21（XTIN）	输入/输出端口（谐振器连接，为输入外部时钟）	
7	P22（XTOUT）	输入/输出端口（谐振器连接，为输入外部时钟）	
8	$\overline{\text{RESET}}$	复位	
9	P20（STOP/INT5）	输入/输出端口（停止/外部中断输入）	
10	P00（INT0）	输入/输出端口（外部中断输入）	
11	P01（BOOT/RXD1）	输入/输出端口（串行 PROM 模式控制输入/UART 数据输入 1）	
12	P02（TXD1）	输入/输出端口（UART 数据输出 1）	
13	P03（INT1）	输入/输出端口（外部中断输入）	
14	P04（SI1）	输入/输出端口（串行数据输入 1）	
15	P05（SO1）	输入/输出端口（串行数据输出 1）	
16	P06（SCK1）	输入/输出端口（串行时钟输入/输出 1）	
17	P07（INT2）	输入/输出端口（外部中断输入）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
18	VREF	参考电压	该集成电路为微控制器，应用在东芝26WL66C液晶电视上
19	AVDD	电源	
20	P60（AIN0）	输入/输出端口（模拟输入）	
21	P61（AIN1）	输入/输出端口（模拟输入）	
22	P62（AIN2）	输入/输出端口（模拟输入）	
23	P63（AIN3）	输入/输出端口（模拟输入）	
24	P64（AIN4/STOP0）	输入/输出端口（模拟输入/停止输入）	
25	P65（AIN5/STOP1）	输入/输出端口（模拟输入/停止输入）	
26	P66（AIN6/STOP2）	输入/输出端口（模拟输入/停止输入）	
27	P67（AIN7/STOP3）	输入/输出端口（模拟输入/停止输入）	
28	P70（AIN8）	输入/输出端口（模拟输入）	
29	P71（AIN9）	输入/输出端口（模拟输入）	
30	P72（AIN10）	输入/输出端口（模拟输入）	
31	P73（AIN11）	输入/输出端口（模拟输入）	
32	P74（AIN12）	输入/输出端口（模拟输入）	
33	P75（AIN13）	输入/输出端口（模拟输入）	
34	P76（AIN14）	输入/输出端口（模拟输入）	
35	P77（AIN15）	输入/输出端口（模拟输入）	
36	P40	输入/输出端口	
37	P41（RXD2）	输入/输出端口（UART数据输入）	
38	P42（TXD2）	输入/输出端口（UART数据输出）	
39	P43	输入/输出端口	
40	P44（SI2）	输入/输出端口（串行数据输入）	
41	P45（SO2）	输入/输出端口（串行数据输出）	
42	P46（SCK2）	输入/输出端口（串行时钟输入与输出）	
43	P47	输入/输出端口	
44	P10（TC1）	输入/输出端口	
45	P11（DVO）	输入/输出端口（驱动输出）	
46	P12（PPG）	输入/输出端口	
47	P13（TC3/PDO3/PWM3）	输入/输出端口	
48	P14（TC4/PDO4/PWM4/PPG4）	输入/输出端口	
49	P15（INT3/TC2）	输入/输出端口（外部中断输入/TC2输入）	
50	P16（PDO5/PWM5/TC5）	输入/输出端口	
51	P17（PDO6/PWM6/PPG6/TC6）	输入/输出端口	
52	P50（SCL）	输入/输出端口（I^2C总线时钟）	
53	P51（SDA）	输入/输出端口（I^2C总线数据）	
54	P52	输入/输出端口	
55	P53	输入/输出端口	
56	P54	输入/输出端口	
57	P30	输入/输出端口	
58	P31	输入/输出端口	
59	P32	输入/输出端口	
60	P33	输入/输出端口	
61	P34	输入/输出端口	
62	P35	输入/输出端口	
63	P36	输入/输出端口	
64	P37	输入/输出端口	

（743）TMP88PS34

引脚号	引脚符号	引 脚 功 能	备　注
1	VSS	地	
2	P40/PWM0	输入与输出口，本机用作地磁校正	
3	P41/PWM1	输入与输出口，本机用作+B 控制/60	
4	P42/PWM2	输入与输出口，本机用作+B 控制/50	
5	P43/PWM3	输入与输出口，本机用作 YPBPR/VGA 转换开关	
6	P44	输入与输出口，本机用作伴音制式 1	
7	P45	输入与输出口，本机用作伴音制式 2	
8	P46	输入与输出口，本机用作伴音制式 3	
9	P47	输入与输出口，本机用作复位输出	
10	P50/INT0/TC2	输入与输出口，本机用作待机	
11	P51/SCL1/SI1	时钟信号	
12	P52/SDA1/SO1	数据信号	
13	P53/AIN0/TC1/INT2/SCK 1/KWU0	输入与输出口，本机用作 V 计数	
14	P54/AIN1/KWU1	输入与输出口，本机用作自动频率微调	
15	P55/AIN2/KWU2	输入与输出口，本机用作键控 0	
16	P56/AIN3/KWU3	输入与输出口，本机用作键控 1	
17	P60/AIN4/Y/BLIN/KWU4	本机用作重低音静噪	该集成电路为微处理器，采用 SDIP42 脚封装，工作电源电压为 4.5～5.5V，最大功率为 400mW，工作温度范围为−30～+70℃，贮存温度范围为−55～+125℃。应用在海尔 L20AV6-A0 液晶电视上
18	P61/AIN5/BIN/KWU5	OSD 蓝基色调色	
19	P62/GIN	OSD 绿基色调色	
20	P63/RIN	OSD 红基色调色	
21	P57/I	输入与输出口，本机用作 OSD 半透	
22	P64/R	红字符信号	
23	P65/G	绿字符信号	
24	P66/B	蓝字符信号	
25	P67/Y/BL	字符消隐	
26	P70/HD	行反馈信号	
27	P71/VD	场反馈信号	
28	OSC1	字符振荡 1	
29	OSC2	字符振荡 2	
30	NC	空脚	
31	XTAL IN	晶振输入	
32	XTAL OUT	晶振输出	
33	RESET	复位	
34	P20/INT5/STOP	输入与输出口，本机用作 LED	
35	P30/INT3/RXIN	遥控接收输入	
36	P31/INT4/TC3	本机 H 计数	
37	P34/SCL0	输入与输出口，本机用作 NC	
38	P35/SDA0	输入与输出口，本机用作静噪	
39	VSS	地	
40	P32	输入与输出口，本机用作 I^2C OFF	
41	P33/TC4	输入与输出口，本机用作 S 端子检测	
42	VDD	电源	

（744）TNY264

引脚号	引脚符号	引 脚 功 能	备 注
1	BYPASS	旁路	该集成电路为高效单片式开关电源专用芯片，采用 8 脚封装，应用在厦华 LC-27U16 液晶电视上。内部框图见附图 2-594 此参数与框图同时适应于 TNY266、TNY267、TNY268
2	SOURCE	内部场效应晶体管源极	
3	SOURCE	内部场效应晶体管源极	
4	EN/UV（ENABLE/UNDER-VOLTAGE））	使能/欠电压	
5	DRAIN	内部场效应晶体管漏极	
6	NC	空脚	
7	SOURCE（HV RTN）	内部场效应晶体管源极	
8	SOURCE（HV RTN）	内部场效应晶体管源极	

（745）TNY266P

引脚号	引脚符号	引 脚 功 能	备 注
1	BP	输入控制/输入欠电压检测	TNY266P 是一款 10 W 高效小功率隔离式开关电源用集成电路，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上。应用电路见附图 2-595（以应用在夏普 32BV6E 液晶电视上为例）
2	S	连接到内部 MOSFET 源极	
3	S	连接到内部 MOSFET 的源极	
4	EN/VV	使能/欠电压	
5	D	连接到内部 MOSFET 的漏极	
6	—	不连接	
7	S	连接到内部 MOSFET 的源极	
8	S	连接到内部 MOSFET 的源极	

（746）TPA1517

引脚号		引脚符号	引 脚 功 能	备 注
DIP	SOIC			
1	2	IN1	通道 1 音频输入	1. 封装：采用 20 脚 SOIC 与 20 脚 DIP 封装 2. 用途：6W 立体声音频功率放大器 3. 应用领域：20 脚 DIP 封装的应用在 TCL LCD20V8NTR 液晶电视上 4. 关键参数：电源电压为 9.5～18V
	3	NC	空脚	
2	4	SGND	信号地参考	
3	5	SVRR	中间轨旁路模式使能	
	6	NC	空脚	
4	7	OUT1	通道 1 音频输出	
	8	OUT1	通道 1 音频输出	
5	9	PGND	电源地	
6	13	OUT2	通道 2 音频输出	
	14	OUT2	通道 2 音频输出	
	15	NC	空脚	
7	16	VCC	电源	
8	17	M/SB	静音/待机模式使能	
	18	NC	空脚	
9	19	IN2	通道 2 音频输入	
10	10	GND/HS	地/散热器连接	
11	11	GND/HS	地/散热器连接	
	12	PGND	电源地	
12	20	GND/HS	地/散热器连接	
13		GND/HS	地/散热器连接	
14		GND/HS	地/散热器连接	
15		GND/HS	地/散热器连接	
16		GND/HS	地/散热器连接	
17		GND/HS	地/散热器连接	
18		GND/HS	地/散热器连接	
19		GND/HS	地/散热器连接	
20	1	GND/HS	地/散热器连接	

（747）TPA3002D

引脚号	引 脚 代 码	引 脚 功 能
1	SD	关断信号输入端
2	RINN	右通道差分音频信号输入
3	RINP	右通道差分音频信号输入
4	V2P5	2.5V 模拟参考电压
5	LINP	左通道差分音频信号输入
6	LINN	左通道差分音频信号输入
7	AVDDREF	参考 5V 输出
8	VREF	增益控制参考端
9	VARDIFF	差分增益设置端
10	VARMAX	最大增益设置端
11	VOLUME	音量控制输出
12	REFGND	地
13	BSLN	左通道输入输出
14，15	PVCCL	供电端
16，17	LOUTN	左通道放大器输出端
18	PGNDR	音频地
19	PGNDL	音频地
20，21	LOUTP	左通道放大器输出端
22，23	PVCCL	供电端
24	BSLP	左通道输入输出
25	VCLAMPL	左通道内部电压供应端
26	AGND	模拟地
27	ROSC	外接电阻到地
28	COSC	外接电容充/放电端
29	AVDD	5V 调节输出
30	AGND	模拟地
31	VAROUTL	左通道音频变量输出
32	RINP	右通道差分音频信号输入
32	VAROUTR	右通道音频变量输出
33	AVCC	模拟电源
34	MODE_IN	模式控制输入
35	MODE_OUT	模式控制输出
36	VCLAMPR	右通道内部电压供应端
37	BSRP	右通道输入输出
38，39	PVCCR	供电端
40	ROUTN	右通道放大器输出端
41	ROUTP	右通道放大器输出端
42	PGNDR	音频地
43	PGNDL	音频地
44	ROUTN	右通道放大器输出端
45	ROUTP	右通道放大器输出端
46，47	PVCCR	供电端
48	BSRN	右通道输入输出

（748）TPA3004D2

引脚号	引脚符号	引 脚 功 能	电阻/kΩ（R+/R−）	备 注
1	$\overline{SD}$	停机信号	56.01/63.01	
2	RINN	右通道负差分音频输入	126.01/53.01	
3	RINP	右通道正差分音频输入	126.01/127.01	
4	V2P5	模拟单元参考 2.5V	19.01/19.01	
5	LINP	左通道正差分音频输入	120.01/121.01	
6	LINN	左通道负差分音频输入	120.01/121.01	
7	AVDDREF	参考模拟电源	4.71/4.71	
8	VREF	增益控制部分模拟参考	4.71/4.71	
9	VARDIFF	D 类/VAROUT 输出直流电压设置差分增益	0/0	
10	VARMAX	VAROUT 输出直流电压设置最大增益	0/0	
11	VOLUME	D 类/VAROUT 输出直流电压设定增益	3.81/3.81	
12	REFGND	增益控制电路地	0/0	
13	BSLN	负高边 FET 左通道自举输入与输出	59.01/59.01	
14	PVCCL	左通道半桥电源	2.41/2.41	
15	PVCCL	左通道半桥电源	2.41/2.41	1. 封装：采用 48 脚 HTQFP 封装 2. 用途：12W 立体声 D 类音频功率放大器与直流音量控制 3. 应用领域：液晶电视机、液晶显示器 4. 关键参数：PVCC/AVCC 引脚电压为 8.5～18V、VREF 引脚电压为 3～5.5V 5. 此数据在 TCL LCD40A71P 电视上测得 6. 内部结构框图见附图 2-596，应用电路见附图 2-597（以应用在索尼 KDL-S40A12U 液晶电视上为例）
16	LOUTN	D 类 1/2 半桥左通道负输出	1.01/53.01	
17	LOUTN	D 类 1/2 半桥左通道负输出	1.01/53.01	
18	PGNDL	左通道半桥电源地	0/0	
19	PGNDL	左通道半桥电源地	0/0	
20	LOUTP	D 类 1/2 半桥左通道正输出	1.01/53.01	
21	LOUTP	D 类 1/2 半桥左通道正输出	1.01/53.01	
22	PVCCL	左通道半桥电源	2.41/2.41	
23	PVCCL	左通道半桥电源	2.41/2.41	
24	BSLP	正高边 FET 左通道自举输入与输出	59.01/59.01	
25	VCLAMPL	左通道自举电容内部产生电压电源	12.01/12.01	
26	AGND	模拟地	0/0	
27	ROSC	斜坡发生器电流设置电阻器	12.01/12.01	
28	COSC	斜坡发生器三角波偏置充电/放电电流到电容器输入与输出	120.01/120.01	
29	AVDD	模拟电源	4.71/4.71	
30	$\overline{FADE}$	控制音量斜率输入	15.01/15.01	
31	VAROUTL	左声道音频可变输出	4.71/4.71	
32	VAROUTR	右声道音频可变输出	4.71/4.71	
33	AVCC	模拟电源	2.51/2.51	
34	MODE	模式控制输入	4.71/4.71	
35	MODE_OUT	可变输出放大器输出控制	5.01/5.01	
36	VCLAMPR	右通道自举电容内部产生电压电源	12.01/12.01	
37	BSRP	正高边 FET 右通道自举输入与输出	59.01/59.01	
38	PVCCR	右通道半桥电源	2.41/2.41	
39	PVCCR	右通道半桥电源	2.41/2.41	
40	ROUTP	D 类 1/2 半桥右通道正输出	1.01/52.01	
41	ROUTP	D 类 1/2 半桥右通道正输出	1.01/52.01	
42	PGNDR	右通道半桥电源地	0/0	
43	PGNDR	右通道半桥电源地	0/0	
44	ROUTN	D 类 1/2 半桥右通道正输出	50.01/50.01	
45	ROUTN	D 类 1/2 半桥右通道正输出	50.01/50.01	
46	PVCCR	右通道半桥电源	2.41/2.41	
47	PVCCR	右通道半桥电源	2.41/2.41	
48	BSRN	负高边 FET 右通道自举输入与输出	59.01/59.01	

（749）TPA3008D2

引脚号	引脚符号	引 脚 功 能	备　注
1	$\overline{\text{SHUTDOWN}}$	关断信号输入端	该集成电路是由德州仪器公司推出的用于 LCD-TV 机（如用在厦华 LC-40K17、海信 TLM3266 等液晶电视上）的 D 类立体声音频功率放大器，采用 48 脚的标准 PowerPAD QFP 封装 内部框图见附图 2-598
2	RINN	右通道差分音频信号输入	
3	RINP	右通道差分音频信号输入	
4	V2P5	2.5V 模拟参考电压	
5	LINP	左通道差分音频信号输入	
6	LINN	左通道差分音频信号输入	
7	AVDD REF	电源（参考）	
8	NC	空脚	
9	GAIN0	增益选择	
10	GAIN1	增益选择	
11	FAULT	短路检测故障输出	
12	NC	空脚	
13	BSLN	左通道输入/输出	
14	PVCCL	电源	
15	PVCCL	电源	
16	LOUTN	左通道放大器输出端	
17	LOUTN	左通道放大器输出端	
18	PGNDL	地	
19	PGNDL	地	
20	LOUTP	左通道放大器输出端	
21	LOUTP	左通道放大器输出端	
22	PVCCL	电源	
23	PVCCL	电源	
24	BSLP	左通道输入/输出	
25	VCLAMPL	左通道内部电压供应端	
26	AGND	模拟地	
27	ROSC	外接电阻到地	
28	COSC	外接电容充/放电端	
29	AVDD	模拟电源	
30	AGND	地	
31	NC	空脚	
32	NC	空脚	
33	AVCC	模拟电源	
34	NC	空脚	
35	NC	空脚	
36	VCLAMPR	右通道内部电压供应端	
37	BSRP	左通道输入/输出	
38	PVCCR	电源	
39	PVCCR	电源	
40	ROUTP	右通道放大器输出端	
41	ROUTP	右通道放大器输出端	
42	PGNDR	地	
43	PGNDR	地	
44	ROUTN	右通道放大器输出端	
45	ROUTN	右通道放大器输出端	
46	PVCCR	电源	
47	PVCCR	电源	
48	BSRN	右通道输入/输出	

（750）TPA3100D2

引脚号	引脚符号	引 脚 功 能	备　注
1	GND	地	
2	RINN	右通道负音频信号输入	
3	RINP	右通道正音频信号输入	
4	AGND	地	
5	LINP	左通道正音频信号输入	
6	LINN	左通道负音频信号输入	
7	GAIN0	增益选择最低有效位	
8	GAIN0	增益选择最低有效位	
9	GAIN1	增益选择最低有效位	
10	MSTR/SLV	主/从选择	
11	SYNC	时钟输入与输出（为同步多个 D 类设备）	
12	GND	地	
13	GND	地	
14	ROSC	输入与输出端（斜波发生器的电流设定电阻）	
15	VREG	4V 稳压输出	
16	VBYP	前置放大器输入参考	
17	AGNDA	地	
18	BSLP	左通道自举输入与输出	
19	LOUTP	左通道 D 类 1/2-H 桥正输出	
20	LOUTP	左通道 D 类 1/2-H 桥正输出	
21	LOUTN	左通道 D 类 1/2-H 桥负输出	
22	LOUTN	左通道 D 类 1/2-H 桥负输出	
23	BSLN	左通道自举输入与输出	该集成电路为数字功放芯片，采用 48-TQFP 封装，应用在海信 TLM4729P、海信 TLM55V88GP 液晶电视上
24	GND	地	
25	GND	地	
26	PVCCL	电源	
27	PVCCL	电源	
28	PGNDL	地	
29	PGNDL	地	
30	VCLAMPL	内部产生电源电压（为左声道自举电容）	
31	VCLAMPR	内部产生电源电压（为右通道自举电容）	
32	PGNDR	地	
33	PGNDR	地	
34	PVCCR	电源（右通道 H 桥）	
35	PVCCR	电源（右通道 H 桥）	
36	GND	地	
37	GND	地	
38	BSRN	右通道自举输入与输出	
39	ROUTN	右通道 D 类 1/2-H 桥负输出	
40	ROUTN	右通道 D 类 1/2-H 桥负输出	
41	ROUTP	右通道 D 类 1/2-H 桥正输出	
42	ROUTP	右通道 D 类 1/2-H 桥正输出	
43	BSRP	右通道自举输入与输出	
44	SHUTDOWN	停机	
45	MUTE	静音信号（为快速禁用/启动输出）	
46	FAULT	TTL 兼容输出	
47	AVCC	电源	
48	AVCC	电源	

（751）TPA3110D2PWPR

引脚号	引脚符号	引 脚 功 能	备　注
1	SD	关断逻辑输入（为音频放大器）	TPA3110D2 是德州仪器（TI）推出的一款真正的无滤波器 15 W 立体声模拟输入 D 类音频放大器，采用 28 脚 TSSOP 封装，应用电路见附图 2-599（以应用在海尔 LE32A370 液晶电视上为例）
2	FAULT	开漏输出用于显示 DC 检测短路或故障状态	
3	LINP	左声道正音频输入	
4	LINN	左声道负音频输入	
5	GAIN0	增益选择最小有效位	
6	GAIN1	增益选择最大有效位	
7	AVCC	电源	
8	AGND	地	
9	GVDD	高侧 FET 栅极驱动电源	
10	PLIMIT	功率限制电平调节	
11	RINN	右通道负音频输入	
12	RINP	右通道正音频输入	
13	NC	空脚	
14	PBTL	并行 BTL 模式开关	
15	PVCCR	电源	
16	PVCCR	电源	
17	BSPR	右通道引导输入与输出	
18	OUTPR	右通道 D 类 H 桥正输出	
19	PGND	地	
20	OUTNR	右通道 D 类 H 桥负输出	
21	BSNR	右通道引导输入与输出	
22	BSNL	左通道引导输入与输出	
23	OUTNL	左通道 D 类 H 桥负输出	
24	PGND	地	
25	OUTPL	左通道 D 类 H 桥正输出	
26	BSPL	左通道引导输入与输出	
27	PVCCL	电源	
28	PVCCL	电源	

（752）TPA3113D2

引脚号	引脚符号	引 脚 功 能	备　注
1	$\overline{SD}$	关断逻辑输入（为音频放大器）	该集成电路为音频功率放大器，应用电路见附图 2-600（以应用在 TCL L26F11、MT23L 机心、MT27S 机心液晶电视上为例）
2	$\overline{FAULT}$	开漏输出用于显示 DC 检测短路或故障状态	
3	LINP	正音频输入（为左通道）	
4	LINN	负音频输入（为左通道）	
5	GAIN0	增益选择最小有效位	
6	GAIN1	增益选择最大有效位	
7	AVCC	电源	
8	AGND	地	
9	GVDD	电源	
10	PLIMIT	功率限制电平调节	
11	RINN	负音频输入（为右通道）	
12	RINP	正音频输入（为右通道）	
13	NC	空脚	
14	PBTL	并行 BTL 模式开关	
15	PVCCR1	电源	
16	PVCCR2	电源	
17	BSPR	引导输入与输出（为右通道）	
18	OUTPR	D 类 H 桥正输出（为右通道）	
19	PGND1	地	
20	OUTNR	D 类 H 桥负输出（为右通道）	
21	BSNR	引导输入与输出（为右通道）	
22	BSNL	引导输入与输出（为左通道）	
23	OUTNL	D 类 H 桥负输出（为左通道）	
24	PGND2	地	
25	OUTPL	D 类 H 桥正输出（为左通道）	
26	BSPL	引导输入与输出（为左通道）	
27	PVCCL2	电源	
28	PVCCL1	电源	

（753）TPA3121D2

引脚号	引脚符号	引 脚 功 能	备 注
1	PVCCL	电源（左通道 H 桥）	该集成电路为音频功率放大器，采用 24 脚 TSSOP 封装，应用在 TCL MS06 机心电视上
2	SD	停机	
3	PVCCL	电源（左通道 H 桥）	
4	MUTE	静音（快速禁止/启用输出）	
5	LIN	左通道音频输入	
6	RIN	右通道音频输入	
7	BYPASS	前置放大器输入参考	
8	AGND	模拟地	
9	AGND	模拟地	
10	PVCCR	电源（右通道 H 桥）	
11	VCLAMP	内部参考电源电压（为自举电容）	
12	PVCCR	电源（右通道 H 桥）	
13	PGNDR	地（右通道 H 桥）	
14	PGNDR	地（右通道 H 桥）	
15	ROUT	右通道 D 类 H 桥负输出	
16	BSR	右通道自举输入与输出	
17	GAIN1	增益选择最高有效位	
18	GAIN0	增益选择最低有效位	
19	AVCC	电源（高压模拟）	
20	AVCC	电源（高压模拟）	
21	BSL	左通道自举输入与输出	
22	LOUT	左通道 D 类 H 桥正输出	
23	PGNDL	地（左通道 H 桥）	
24	PGNDL	地（左通道 H 桥）	

（754）TPA3123D2PWPR

引脚号	引脚符号	引 脚 功 能	备 注
1	PVCCL	电源（为左通道 H 桥）	该集成电路为 25 W 立体声 D 类音频功率放大器，采用 24 脚 TSSOP 封装，应用电路见附图 2-601（以应用在长虹 LT52510F 液晶电视上为例）
2	$\overline{SD}$	关机信号	
3	PVCCL	电源（为左通道 H 桥）	
4	MUTE	静音信号	
5	LIN	左通道音频输入	
6	RIN	右通道音频输入	
7	BYPASS	参考（为前置放大器输入）	
8	AGND	模拟地（为模拟单元核心）	
9	AGND	模拟地（为 D-A 单元核心）	
10	PVCCR	电源（为右通道 H 桥）	
11	VCLAMP	内部发生器电源电压（为自举电容）	
12	PVCCR	电源（为右通道 H 桥）	
13	PGNDR	地（为右通道 H 桥）	
14	PGNDR	地（为右通道 H 桥）	
15	ROUT	右通道 D 类 1/2-H 桥负输出	
16	BSR	右通道引导输入与输出	
17	GAIN1	增益选择	
18	GAIN0	增益选择	
19	AVCC	高压模拟电源	
20	AVCC	高压模拟电源	
21	BSL	左通道引导输入与输出	
22	LOUT	左通道 D 类 1/2-H 桥正输出	
23	PGNDL	地（为左通道 H 桥）	
24	PGNDL	地（为左通道 H 桥）	

（755）TPA3124D2

引脚号	引脚符号	引 脚 功 能	备　注
1	PVCCL	电源	该集成电路为音频功率放大器，采用 24 脚 TSSOP 封装，应用电路见附图 2-602（以应用在创维 8K49 液晶电视上为例）
2	$\overline{SD}$	关机信号	
3	PVCCL	电源	
4	MUTE	静音控制	
5	LIN	左通道音频输入	
6	RIN	右通道音频输入	
7	BYPASS	参考（为前置放大器输入）	
8	AGND	模拟地	
9	AGND	模拟地	
10	PVCCR	电源	
11	VCLAMP	钳位电压（内部发生器电源电压）	
12	PVCCR	电源	
13	PGNDR	地	
14	PGNDR	地	
15	ROUT	右通道输出	
16	BSR	右通道引导输入与输出	
17	GAIN1	增益选择	
18	GAIN0	增益选择	
19	AVCC	电源	
20	AVCC	电源	
21	BSL	左通道引导输入与输出	
22	LOUT	左通道输出	
23	PGNDL	地	
24	PGNDL	地	

（756）TPA6110A2DGNRG4

引脚号	引脚符号	引 脚 功 能	备　注
1	BYPASS	点选分压器（为内部中间电源偏置电源）	该集成电路为 150mW 的立体声音频功率放大器，采用 8 脚 MSOP 封装，应用电路见附图 2-603（以应用在 LG LD91A 机心液晶电视上为例）
2	GND	地	
3	SHUTDOWN	关机	
4	IN2−	通道 2 反相输入	
5	VO2	通道 2 音频输出	
6	VDD	电源（2.5~5.5V）	
7	VO1	通道 2 音频输出	
8	IN1−	通道 1 反相输入	

（757）TPA6111A2

引脚号	引脚符号	引 脚 功 能	备　注
1	VO1	1 通道输出	TPA6111A2 是一个向 16Ω 负载提供 150 mW 连续功率的立体声耳机功放电路，功放电路的增益由每个输入通道外置的两个电阻决定，不需要外部补偿设置，应用电路见附图 2-604（以应用在 TCL MC77 机心液晶电视上为例）
2	IN1−	1 通道输入	
3	BYPASS	旁路	
4	GND	地	
5	SHDN	关断控制输入	
6	IN2−	2 通道输入	
7	VO2	2 通道输出	
8	VDD	电源	

（758）TPA6132A2

引脚号	引脚符号	引 脚 功 能	备　　注
1	INL−	反相左输入（为差分信号）	该集成电路为立体声耳机放大器，采用32 脚 QFN 封装（5mm×5mm×0.9mm），应用电路见附图 2-605（以应用在 LG 55LD650 液晶电视上为例）
2	INL+	同相左输入（为差分信号）	
3	INR+	同相右输入（为差分信号）	
4	INR−	反相右输入（为差分信号）	
5	OUTR	右耳机放大输出	
6	G0	增益选择	
7	G1	增益选择	
8	HPVSS	电荷泵输出和负电源（为输出放大器）	
9	CPN	电荷泵负电容	
10	PGND	地	
11	CPP	电荷泵正电容	
12	HPVDD	电源（耳机放大器）	
13	EN	放大器使能	
14	VDD	正电源	
15	SGND	地	
16	OUTL	左耳机放大器输出	

（759）TPS2042BDRG4

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路为限流，配电开关，电源电压最小为 2.7V、最大为 5.5V，采用 SOIC-8 封装，应用电路见附图 2-606（以应用在 LG 42PG60UD 液晶电视上为例）
2	IN	输入电压	
3	$\overline{EN1}$	使能输入	
4	$\overline{EN2}$	使能输入	
5	$\overline{OC2}$	过电流开漏输出（低电平有效）	
6	OUT2	功率开关输出	
7	OUT1	功率开关输出	
8	$\overline{OC1}$	过电流开漏输出（低电平有效）	

（760）TPS40055

引脚号	引脚符号	引 脚 功 能	备　　注
1	KFF	外接电阻（调整编程电压前馈量）	该集成电路为宽输入同步降压控制器，采用 HTSSOP 封装，应用电路见附图 2-607（以应用在夏普 LC-42D43U 液晶电视上为例）
2	RT	外接电阻（用来设置内部振荡器和开关频率）	
3	BP5	5V 参考	
4	SYNC	同步输入	
5	SGND	地	
6	SS	软启动编程	
7	VFB	误差放大器反相输入	
8	COMP	误差放大器输出	
9	PGND	地	
10	LDRV	栅极驱动（为 N 沟道同步整流器）	
11	BP10	10V 参考（用于栅极驱动 N 沟道同步整流）	
12	SW	连接交换节点的转换器和用于过电流检测	
13	HDRV	浮动栅极驱动（为高侧 N 沟道 MOSFET）	
14	BOOST	高侧 N 沟道 MOSFET 的栅极驱动电压	
15	VIN	电源电压输入	
16	ILIM	电流限制（用于设置过电流阈值）	

（761）TPS5124DBT

引脚号	引脚符号	引 脚 功 能	备 注
1	INV1	通道 1 误差放大器和 OVP1/UVP1 比较器的反相输入	TPS5124 是两个独立的高效率同步降压控制器，采用 TSSOP 封装，内部框图见附图 2-608，应用电路见附图 2-609（以应用在索尼 KDL-40V2500 液晶电视上为例）
2	FB1	SBRC 通道 1 误差放大器反馈输出	
3	SOFTSTART1	通道 1 软启动控制	
4	NC	空脚	
5	CT	外接振荡电容（调节振荡器频率）	
6	NC	空脚	
7	GND	地	
8	REF	0.85V 参考电压输出	
9	STBY1	通道 1 待机控制输入	
10	STBY2	通道 2 待机控制输入	
11	SCP	故障锁定定时器	
12	NC	空脚	
13	SOFTSTART2	通道 2 软启动控制	
14	FB2	SBRC 通道 2 误差放大器反馈输出	
15	INV2	通道 2 误差放大器和 OVP2/UVP2 比较器的反相输入	
16	LH2	自举电容连接（为通道 2 高边栅极驱动）	
17	OUT2_U	栅极驱动输出（为通道 2 高边 MOSFET）	
18	LL2	通道 2 高侧栅极驱动的返回	
19	OUT2_D	栅极驱动输出（为通道 2 低边 MOSFET）	
20	OUTGND2	地	
21	VLSD	电源电压输入（为低边驱动）	
22	VREF5	5V 线性稳压器输出	
23	TRIP2	外部电阻连接（为通道 2 输出电流保护控制）	
24	VCC	电源	
25	TRIP1	外部电阻连接（为通道 1 输出电流保护控制）	
26	OUTGND1	地	
27	OUT1_D	栅极驱动输出（为通道 1 低边 MOSFET）	
28	LL1	通道 1 高侧栅极驱动的返回	
29	OUT1_U	栅极驱动输出（为通道 1 高边 MOSFET）	
30	LH1	自举电容连接（为通道 1 高边栅极驱动）	

（762）TPS54331

引脚号	引脚符号	引 脚 功 能	备 注
1	BOOT	自举	该集成电路是为具有 Eco-mode 的 3.5～28V 输入、3A、570kHz 降压转换器，应用在 TCL L43V7300A-3D（MT32 机心）、TCL L42F3300B（MS82T 机心）等液晶电视上。典型应用电路见附图 2-610
2	VIN	输入电源电压（3.5~28V）	
3	EN	使能	
4	SS	慢启动	
5	VSENSE	误差放大器反相节点	
6	COMP	误差放大器输出和 PWM 比较输入	
7	GND	地	
8	PH	内部高边功率 MOSFET 源极	

（763）TPS54350

引脚号	引脚符号	引 脚 功 能	备 注
1	VIN	输入电源电压（4.5~20V）	该集成电路为 3A 降压转换器，输入电源为 4.5～20V，采用 16 脚 TSSOP 封装，应用电路见附图 2-611（以应用在夏普 LCD-37GA5 液晶电视上为例）
2	VIN	输入电源电压（4.5~20V）	
3	UVLO	欠电压锁定输出	
4	PWRGD	标准电源输出	
5	RT	频率设定	
6	SYNC	双向同步输入与输出	
7	ENA	使能	
8	COML	误差放大器输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
9	VSENSE	误差放大器反相节点	该集成电路为 3A 降压转换器，输入电源为 4.5～20V，采用 16 脚 TSSOP 封装，应用电路见附图 2-611（以应用在夏普 LCD-37GA5 液晶电视上为例）
10	AGND	模拟地	
11	PGND	地	
12	VBIAS	内部 8V 偏置电压	
13	LSG	栅极驱动（为可选的低边 MOSFET）	
14	PH	相位节点（连接到外部 L-C 滤波器）	
15	PH	相位节点（连接到外部 L-C 滤波器）	
16	BOOT	自举电容（为高边栅极驱动）	

（764）TPS54519

引脚号	引脚符号	引 脚 功 能	备　　注
1	VIN1	输入电源电压（2.95~6V）	该集成电路为降压转换器，应用在 TCL L55V7500A-3D、TCL L43F3390A-3D（MS801 机心）等液晶电视上。应用电路见附图 2-612（以应用在 TCL L55V7500A-3D 为例）
2	VIN2	输入电源电压（2.95~6V）	
3	GND1	地	
4	GND2	地	
5	AGND	地	
6	VSENSE	跨导误差放大器反相节点	
7	COMP	误差放大器输出和输出开关电流比较	
8	RT/CLK	定时电阻/时钟	
9	SS/TR	慢启动/跟踪	
10	PH1	内部高边功率 MOSFET 源极	
11	PH2	内部高边功率 MOSFET 源极	
12	PH3	内部高边功率 MOSFET 源极	
13	BOOT	自举电容	
14	PWRGD	漏极开路输出（过电流，过/欠电压或关断）	
15	EN	使能	
16	VIN3	输入电源电压（2.95~6V）	

（765）TPS62110RSAR

引脚号	引脚符号	引 脚 功 能	备　　注
1	PGND_1	地	该集成电路为同步降压转换器，采用 16 脚 QFN 封装，应用电路见附图 2-613（以应用在 LG 55LD650 液晶电视上为例）
2	VIN_1	电源输入	
3	VIN_2	电源输入	
4	EN	使能	
5	SYNC	同步至外部时钟信号输入	
6	LBO	开漏，低电池电压输出	
7	LBI	低电池电压输入	
8	VINA	电源电压输入	
9	AGND	地	
10	FB	反馈（为固定输出电压选项）	
11	GND_1	地	
12	GND_2	地	
13	PG	电源标准比较器输出	
14	SW_1	开关引脚连接到内部功率 MOSFET 的漏极	
15	SW_2	开关引脚连接到内部功率 MOSFET 的漏极	
16	PGND_2	地	

（766）TPS65161

引脚号	引脚符号	引 脚 功 能	备　注
1	FB	VDA 供电稳压反馈控制输入	该集成电路为 DC/DC 转换电路，应用在长虹 LT42710FHD（机心 LS20A）、海信 TLM32E29 等液晶电视上。内部框图见附图 2-614
2	COMP	VDA 升压变换电路补偿	
3	OS	过电压保护电路输出检测	
4	SW	升电压电源（VDA）开关控制端	
5	SW	欠电压电源（VDA）开关控制端	
6	PGND	地	
7	PGND	地	
8	SUP	泵电源的供电输入	
9	EN2	泵电源使能控制	
10	DRP	正电荷泵电路驱动输出	
11	DRN	负电荷泵电路驱动输出	
12	FREQ	振荡频率控制	
13	FBN	负电荷泵电路（VGL）电压反馈控制	
14	FBP	正电荷泵电路（VGH）电压反馈控制	
15	FBB	降压电路电压反馈控制	
16	EN1	降压及负电荷泵电路使能控制	
17	BOOT	降压电源 MOS 管栅极驱动电压	
18	SWB	降压电源开关控制	
19	NC	空脚	
20	VINB	降压电路电源电压输入	
21	VINB	降压电路电源电压输入	
22	AVIN	模拟电路 12V 电压输入	
23	GND	地	
24	REF	内部基准电压输出	
25	DLY1	延时时间调整	
26	DLY2	延时时间调整	
27	GD	外部 MOS 管栅极驱动	
28	SS	升压电源软启动时间设定	

（767）TPS65162RGZR

引脚号	引脚符号	引 脚 功 能	备　注
1	POS1	反相输入（为运算放大器）	TPS65162 是一款紧凑型的 LCD 偏置 IC，具有两个高速运算放大器，采用 48 脚 QFN 封装，应用在 LCD 电视机（如应用在 LG 55LX6500-CA 液晶电视上）与 LCD 显示器上。典型应用电路见附图 2-615
2	OUT1	运算放大器输出	
3	VDD	电源	
4	CE	延迟（栅极电压整形）	
5	VFLK	控制（栅极电压整形）	
6	VDPM	使能（栅极电压整形块）	
7	RE	坡度调节（栅极电压整形）	
8	VGHM	输出（栅极电压整形块）	
9	VGH	高压（栅极电压整形块）	
10	FBP	反馈（正电荷泵）	
11	GND	地	
12	DRVP	驱动（正电荷泵）	
13	SUP	电源（正电荷泵）	
14	DRVN	驱动（负电荷泵）	
15	AGND	地	
16	FBN	反馈（负电荷泵）	
17	REF	内部参考输出	
18	DLY1	从这个引脚连接电容到 GND，允许设置之间延迟时间的降压转换器和负电荷泵 VGL	
19	NC1	空脚	
20	NC2	空脚	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
21	FB	反馈（降压转换器）	TPS65162 是一款紧凑型的LCD 偏置 IC，具有两个高速运算放大器，采用 48 脚 QFN 封装，应用在 LCD 电视机（如应用在 LG 55LX6500-CA 液晶电视上）与 LCD 显示器上。典型应用电路见附图 2-615
22	CBOOT	N 沟道 MOSFET 栅极驱动电压(为降压转换器）	
23	SWB1	开关（降压转换器）	
24	SWB2	开关（降压转换器）	
25	PVIN1	电源输入（为降压转换器）	
26	PVIN2	电源输入（为降压转换器）	
27	VIN	模拟输入电压	
28	FREQ	频率选择	
29	DLY2	从这个引脚连接电容到 GND ，允许设置之间延迟时间的降压转换器和正电荷泵 VGH	
30	SS	软启动（升压转换器）	
31	VC	补偿（升压转换器）	
32	EN2	使能（自压转换器块）	
33	EN1	使能（自压转换器块）	
34	PGND1	地	
35	PGND2	地	
36	PGND3	地	
37	SW1	开关（升压转换器）	
38	SW2	开关（升压转换器）	
39	SWI	隔离开关输入	
40	NC3	空脚	
41	FB	反馈（升压转换发生器）	
42	SWO	隔离开关输出	
43	AVIN	电源输入电压（为运算放大器）	
44	NEG2	反相输入（运算放大器 2）	
45	POS2	非反相输入（运算放大器 2）	
46	OUT2	运算放大器 2 输出	
47	OGND	地	
48	NEG1	运算放大器 1 反相输入	

（768）TS5A3157

引脚号	引脚符号	引 脚 功 能	备 注
1	ON	常开	TS5A3157 是 TI 公司生产的单刀双掷模拟开关，可以处理模拟信号以及数字信号，允许的信号电压范围为 1.65～5.5V，控制电压的最大值为 5V，信号可以双向传输。采用 SOT-23-6 封装，其应用电路见附图 2-616（以应用在创维 8M87 机心液晶电视上为例）
2	GND	地	
3	NC	空脚	
4	COM	公共端	
5	V+	电源	
6	IN	数字控制输入	

（769）TUSB2046B

引脚号	引脚符号	引 脚 功 能	备 注
1	DP0	上行差分信号双向输入端（＋）	TUSB2046B 是可外接 E^2PROM 接口的通用串行总线的四端集线器，应用在长虹 CHD-TM201B3 液晶电视上
2	DM0	上行差分信号双向输入端（－）	
3	VCC	电源	
4	RESET	复位	
5	EECLK	外接 E^2PROM 时钟	
6	EEDATA/GANGED	下行端口电源开关和过电流检测模式	
7	GND	地	
8	BUSPER	电源模式控制	
9	PWON1	下行端口电源开关控制输出	
10	OVERCUR1	下行过流检测输入	
11	DM1	下行差分信号双向输出端（－）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
12	DP1	下行差分信号双向输出端（＋）	TUSB2046B 是可外接 E^2PROM 接口的通用串行总线的四端集线器，应用在长虹 CHD-TM201B3 液晶电视上
13	PWON2	下行端口电源开关控制输出	
14	OVERCUR2	下行过电流检测输入	
15	DM2	下行差分信号双向输出端（－）	
16	DP2	下行差分信号双向输出端（＋）	
17	PWON3	下行端口电源开关控制输出	
18	OVERCUR3	下行过电流检测输入	
19	DM3	下行差分信号双向输出端（－）	
20	DP3	下行差分信号双向输出端（＋）	
21	PWON4	下行端口电源开关控制输出	
22	OVERCUR4	下行过电流检测输入	
23	DM4	下行差分信号双向输出端（－）	
24	DP4	下行差分信号双向输出端（＋）	
25	VCC	电源	
26	EXTMEM	外接 E^2PROM 选择控制	
27	TSTPLL/48MCLK	外接时钟输入	
28	GND	地	
29	XTAL2	晶体振荡器	
30	XTAL1	晶体振荡器	
31	TSTMODE	外部时钟输入选择控制	
32	SUSPND	挂起模式控制	

（770）TVP5146

引脚号	引脚符号	引 脚 功 能	备　注
1	VI_1_B	模拟视频输入	1. 封装：采用 80 脚 TQFP 封装 2. 用途：具有 Macrovision 检测功能的 NTSC/PAL/SECAM 4×10 位数字视频解码器、YPbPr/RBG 输入 3. 应用领域：数字电视、液晶电视（如用在 TCL LCD32B66-L 液晶电视机上）、液晶显示器、DVD－R、PVR、电脑视频卡、视频捕捉/视频编辑、视频会议 4. 关键参数：IOVDD 引脚数字电源电压为 3～3.3～3.6 V、DVDD 引脚数字电源电压 1.65～1.8～1.95 V、AVDD33 引脚模拟电源电压 3～3.3～3.6V、AVDD18 引脚模拟电源电压为 1.65～1.8～1.95V、VI（P－P）引脚模拟输入电压 0.5～1～2 V 5. 引脚排列及内部框图见附图 2-617
2	VI_1_C	模拟视频输入	
3	CH1_A33GND	模拟地	
4	CH1_AVDD33	模拟电源	
5	CH2_AVDD33	模拟电源	
6	CH2_A33GND	模拟地	
7	VI_2_A	模拟视频输入	
8	VI_2_B	模拟视频输入	
9	VI_2_C	模拟视频输入	
10	CH2_A18GND	模拟地	
11	CH2_AVDD18	模拟电源	
12	AVDD18_REF	模拟电源参考	
13	A18GND_REF	模拟地	
14	CH3_AVDD18	模拟电源	
15	CH3_A18GND	模拟地	
16	VI_3_A	模拟视频输入	
17	VI_3_B	模拟视频输入	
18	VI_3_C	模拟视频输入	
19	CH3_AGND33	模拟地	
20	CH3_AVDD33	模拟电源	
21	CH4_A33GND	模拟地	
22	CH4_AVDD33	模拟电源	
23	VI_4_A	模拟视频输入	
24	CH4_A18GND	模拟地	
25	CH4_AVDD18	模拟电源	
26	AGND	模拟地	
27	DGND	数字地	
28	SCL	I^2C 时钟输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
29	SDA	I^2C 数据总线	
30	INTREQ	中断请求	
31	DVDD	数字电源	
32	DGND	数字地	
33	PWDN	电源关闭输入	
34	RESETB	复位输入	
35	FSS/GPIO	快速开关输入/通用输入与输出	
36	AVID/GPIO	主视频指标输出/通用输入与输出	
37	GLCO/I^2CA	同步锁相控制输出/通用输入与输出	
38	IOVDD	数字电源	
39	IOGND	数字电源地	
40	DATACLK	线锁定数据输出时钟	
41	DVDD	数字电源	
42	DGND	数字地	
43	Y_9	数字视频输出	
44	Y_8	数字视频输出	
45	Y_7	数字视频输出	
46	Y_6	数字视频输出	
47	Y_5	数字视频输出	
48	IOVDD	数字电源	1. 封装：采用 80 脚 TQFP 封装 2. 用途：具有 Macrovision 检测功能的 NTSC/PAL/SECAM 4×10 位数字视频解码器、YPbPr/RBG 输入 3. 应用领域：数字电视、液晶电视（如用在 TCL LCD32B66-L 液晶电视机上）、液晶显示器、DVD－R、PVR、电脑视频卡、视频捕捉/视频编辑、视频会议 4. 关键参数：IOVDD 引脚数字电源电压为 3～3.3～3.6 V、DVDD 引脚数字电源电压 1.65～1.8～1.95 V、AVDD33 引脚模拟电源电压 3～3.3～3.6V、AVDD18 引脚模拟电源电压为 1.65～1.8～1.95V、*V*I（P－P）引脚模拟输入电压 0.5～1～2 V 5. 引脚排列及内部框图见附图 2-617
49	IOGND	数字地	
50	Y_4	数字视频输出	
51	Y_3	数字视频输出	
52	Y_2	数字视频输出	
53	Y_1	数字视频输出	
54	Y_0	数字视频输出	
55	DVDD	数字电源	
56	DGND	数字地	
57	C_9/GPIO	数字视频输出/通用输入与输出	
58	C_8/GPIO	数字视频输出/通用输入与输出	
59	C_7/GPIO	数字视频输出/通用输入与输出	
60	C_6/GPIO	数字视频输出/通用输入与输出	
61	IOVDD	数字电源	
62	IOGND	数字地	
63	C_5/GPIO	数字视频输出/通用输入与输出	
64	C_4/GPIO	数字视频输出/通用输入与输出	
65	C_3/GPIO	数字视频输出/通用输入与输出	
66	C_2/GPIO	数字视频输出/通用输入与输出	
67	DVDD	数字电源	
68	DGND	数字地	
69	C_1/GPIO	数字视频输出/通用输入与输出	
70	C_0/GPIO	数字视频输出/通用输入与输出	
71	FID/GPIO	奇数/偶数字段指示器/通用输入与输出	
72	HS/CS/GPIO	行同步输出或数字复合同步输出/通用输入与输出	
73	VS/VBLK/GPIO	场同步输出/场消隐输出/通用输入与输出	
74	XTAL1	外部时钟参考输入	
75	XTAL2	外部时钟参考输出	
76	PLL_AVDD18	模拟电源	
77	PLL_A18GND	模拟地	
78	CH1_AVDD18	模拟电源	
79	CH1_A18GND	模拟地	
80	VI_1_A	模拟视频输入	

（771）TVP5147

引脚号	引脚符号	引 脚 功 能	备　注
1	VI_1_B	CVBS/Pb/C 模拟视频输入	
2	VI_1_C	CVBS/Y 模拟视频输入	
3	CH1_A33GND	地	
4	CH1_A33VDD	电源 3.3V	
5	CH2_A33VDD	电源 3.3V	
6	CH2_A33GND	地	
7	VI_2_A	CVBS/Pr/C 模拟视频输入	
8	VI_2_B	CVBS/Y 模拟视频输入	
9	VI_2_C	模拟视频输入	
10	CH2_A18GND	地	
11	CH2_A18VDD	电源 1.8V	
12	A18VDD_REF	电源 1.8V	
13	A18GND_REF	地	
14	NC2	空脚	
15	NC1	空脚	
16	VI_3_A	模拟视频输入	
17	VI_3_B	模拟视频输入	
18	VI_3_C	模拟视频输入	
19	NC3	空脚	
20	NC4	空脚	
21	NC5	空脚	
22	NC6	空脚	
23	VI_4_A	模拟视频输入	该集成电路为视频前端处理器，采用 80 脚 TQFP PowerPad 封装，工作电压范围分别为 IOVDD=3.0～3.6V、DVDD=1.65～1.95V、AVDD33=3.0～3.6V、AVDD18=1.65～1.95V，工作温度范围为 0～70℃。 应用在厦华 LC-27U16 液晶电视、海信 TLM4628LF 液晶电视、创维 32L98SW 液晶电视中。应用电路见附图 2-618（以应用在创维 32L98SW 液晶电视上为例）
24	A18GND	地	
25	A18VDD	电源 1.8V	
26	AGND	模拟地	
27	DGND5	地	
28	SCL	I^2C 时钟输入	
29	SDA	I^2C 总线数据	
30	INTREQ	中断请求	
31	DVDD1	电源 1.8V	
32	DGND1	地	
33	PWDN	掉电输入	
34	RESETB	复位信号输入	
35	GPIO	可编程通用输入与输出端口	
36	AVID/GPIO	视频指示器输出/可编程通用输入与输出口	
37	GLCO/I2CA	同步锁相控制输出/I^2C 地址	
38	IOVDD1	电源 3.3V	
39	IOGND1	地	
40	DATACLK	线路锁定数据输出时钟	
41	DVDD2	电源 1.8V	
42	DGND2	地	
43	Y_9	Y/YCbCr 数字视频输出	
44	Y_8	Y/YCbCr 数字视频输出	
45	Y_7	Y/YCbCr 数字视频输出	
46	Y_6	Y/YCbCr 数字视频输出	
47	Y_5	Y/YCbCr 数字视频输出	
48	IOVDD2	电源 3.3V	
49	IOGND2	地	
50	Y_4	Y/YCbCr 数字视频输出	
51	Y_3	Y/YCbCr 数字视频输出	
52	Y_2	Y/YCbCr 数字视频输出	
53	Y_1	Y/YCbCr 数字视频输出	
54	Y_0	Y/YCbCr 数字视频输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
55	DVDD3	电源	该集成电路为视频前端处理器，采用 80 脚 TQFP PowerPad 封装，工作电压范围分别为 IOVDD=3.0～3.6V、DVDD=1.65～1.95V、AVDD33=3.0～3.6V、AVDD18=1.65～1.95V，工作温度范围为 0～70℃。 应用在厦华 LC-27U16 液晶电视、海信 TLM4628LF 液晶电视、创维 32L98SW 液晶电视中。应用电路见附图 2-618（以应用在创维 32L98SW 液晶电视上为例）
56	DGND3	地	
57	C_9/GPIO	CbCr 数字视频输出	
58	C_8/GPIO	CbCr 数字视频输出	
59	C_7/GPIO	CbCr 数字视频输出	
60	C_6/GPIO	CbCr 数字视频输出	
61	IOVDD3	电源 3.3V	
62	IOGND3	地	
63	C_5/GPIO	CbCr 数字视频输出	
64	C_4/GPIO	CbCr 数字视频输出	
65	C_3/GPIO	CbCr 数字视频输出	
66	C_2/GPIO	CbCr 数字视频输出	
67	DVDD4	电源 1.8V	
68	DGND4	地	
69	C_1/GPIO	CbCr 数字视频输出	
70	C_0/GPIO	CbCr 数字视频输出	
71	FID/GPIO	奇数-偶数场指示器输出/通用输入与输出口	
72	HS/CS/GPIO	场同步输出/数字复合同步输出/可编程通用输入与输出口	
73	VS/VBLK/GPIO	场同步输出/VBLK 输出/可编程通用输入与输出口	
74	XTAL1	14.318MHz 晶体振荡器信号输入	
75	XTAL2	晶体振荡器信号输出	
76	PLL_A18VDD	电源 1.8V	
77	PLL_A18GND	地	
78	CH1_A18VDD	电源 1.8V	
79	CH1_A18GND	地	
80	VI_1_A	CVBS/Pb/C 模拟视频输入或模拟视频输出	

（772）TVP5150APBSR

引脚号	引脚符号	引 脚 功 能	备 注
1	AIP1A	模拟输入	该集成电路为视频解码器，应用电路见附图 2-619（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	AIP1B	模拟输入	
3	PLL_AGND	PLL 地	
4	PLL_AVDD	PLL 电源（1.8V）	
5	XTAL1	时钟振荡输入	
6	XTAL2	时钟振荡输出	
7	NSUB	衬底	
8	RESETB	复位	
9	PCLK	像素时钟	
10	IO_DVDD	电源（1.8V 或 3.3V）	
11	I2CSEL	I^2C 总线地址选择	
12	YOUT6	亮度数字信号输出	
13	YOUT5	亮度数字信号输出	
14	YOUT4	亮度数字信号输出	
15	YOUT3	亮度数字信号输出	
16	YOUT2	亮度数字信号输出	
17	YOUT1	亮度数字信号输出	
18	YOUT0	亮度数字信号输出	
19	DGND	地	
20	DVDD	数字电源（1.8V）	
21	SCL	I^2C 串行时钟	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
22	SDA	I^2C 串行数据	该集成电路为视频解码器，应用电路见附图 2-619（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
23	FID	奇/偶场指示或垂直锁定指示	
24	VSYNC	场同步信号	
25	HSYNC	行同步信号	
26	AVID	有效视频指示	
27	INTREQ	中断请求	
28	PDN	掉电	
29	REFP	A-D 参考电源（1.8V）	
30	REFM	A-D 参考地	
31	CH1_AGND	模拟地	
32	CH1_AVDD	模拟电源（1.8V）	

（773）TVP5160

引脚号	引脚符号	引 脚 功 能	备　注
1	A33GND	模拟地	1. 封装：采用 128 脚 TQFP 封装 2. 用途：NTSC/PAL/SECAM 制式，2×10 位数字视频解码器，应用液晶电视上（如用在厦华 LC37R26 液晶电视上） 3. 关键参数：IOVDD 引脚电源电压为 3.0～3.3～3.6 V、DVDD 引脚电源电压为 1.65～1.8～1.95 V、AVDD33 引脚电源电压为 3.0～3.3～3.6 V、AVDD18 引脚电源电压为 1.65～1.8～1.95 V、VI（PP）引脚输入电压为 0.5～1.0～2.0 V 4. 引脚排列及内部框图见附图 2-620
2	AVDD33	模拟电源	
3	VI_1	模拟视频输入	
4	VI_2	模拟视频输入	
5	VI_3	模拟视频输入	
6	NC	空脚	
7	VI_4	模拟视频输入	
8	VI_5	模拟视频输入	
9	VI_6	模拟视频输入	
10	NC	空脚	
11	AVDD18	模拟电源	
12	A18GND	模拟地	
13	AVDD18	模拟电源	
14	A18GND	模拟地	
15	A18GND	模拟地	
16	AVDD18	模拟电源	
17	VI_7	模拟视频输入	
18	VI_8	模拟视频输入	
19	VI_9	模拟视频输入	
20	NC	空脚	
21	VI_10	模拟视频输入	
22	VI_11	模拟视频输入	
23	VI_12	模拟视频输入	
24	NC	空脚	
25	AVDD33	模拟电源	
26	A33GND	模拟地	
27	A33GND	模拟地	
28	A33GND	模拟地	
29	DGND	数字地	
30	SCL	I^2C 数据总线	
31	SDA	I^2C 时钟输入	
32	INTREQ	中断请求输出	
33	DVDD	数字电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
34	DGND	数字地	
35	PWDN	功率下降输入	
36	RESETB	复位输入	
37	IOVDD	数字电源	
38	IOGND	数字地	
39	D0	SDRAM 数据总线	
40	D1	SDRAM 数据总线	
41	D2	SDRAM 数据总线	
42	D3	SDRAM 数据总线	
43	D4	SDRAM 数据总线	
44	D5	SDRAM 数据总线	
45	D6	SDRAM 数据总线	
46	D7	SDRAM 数据总线	
47	DVDD	数字电源	
48	DGND	数字地	
49	D15	SDRAM 数据总线	1. 封装：采用 128 脚 TQFP 封装 2. 用途：NTSC/PAL/SECAM 制式，2×10 位数字视频解码器，应用液晶电视上（如用在厦华 LC37R26 液晶电视上） 3. 关键参数：IOVDD 引脚电源电压为 3.0～3.3～3.6 V、DVDD 引脚电源电压为 1.65～1.8～1.95 V、AVDD33 引脚电源电压为 3.0～3.3～3.6 V、AVDD18 引脚电源电压为 1.65～1.8～1.95 V、VI（PP）引脚输入电压为 0.5～1.0～2.0 V 4. 引脚排列及内部框图见附图 2-620
50	D14	SDRAM 数据总线	
51	D13	SDRAM 数据总线	
52	D12	SDRAM 数据总线	
53	D11	SDRAM 数据总线	
54	D10	SDRAM 数据总线	
55	D9	SDRAM 数据总线	
56	D8	SDRAM 数据总线	
57	IOVDD	数字电源	
58	IOGND	数字地	
59	DQM	SDRAM 输入与输出数据掩膜	
60	SDRAM_CLK	SDRAM 时钟	
61	A22	SDRAM 地址总线	
62	A9	SDRAM 地址总线	
63	A8	SDRAM 地址总线	
64	A7	SDRAM 地址总线	
65	DVDD	数字电源	
66	GND	地	
67	A6	SDRAM 地址总线	
68	A5	SDRAM 地址总线	
69	A4	SDRAM 地址总线	
70	$\overline{WE}$	SDRAM 写使能	
71	$\overline{CAS}$	SDRAM CAS 使能	
72	$\overline{RAS}$	SDRAM RAS 使能	
73	BA0	SDRAM 组地址	
74	IOVDD	数字电源	
75	IOGND	数字地	
76	BA1	SDRAM 组地址	
77	A10	SDRAM 地址总线	
78	A0	SDRAM 地址总线	
79	A1	SDRAM 地址总线	
80	A2	SDRAM 地址总线	
81	A3	SDRAM 地址总线	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
82	GPIO/I²CA1	通用输入与输出/I²C 地址总线	
83	GPCO/GPIO/I²CA0	同步锁相控制输出/通用输入与输出/I²C 地址总线	
84	SCLK	线锁定数据输出时钟	
85	DVDD	数字电源	
86	DGND	数字地	
87	Y_9	数字视频输出	
88	Y_8	数字视频输出	
89	Y_7	数字视频输出	
90	Y_6	数字视频输出	
91	Y_5	数字视频输出	
92	IOVDD	数字电源	
93	IOGND	数字地	
94	Y_4	数字视频输出	
95	Y_3	数字视频输出	
96	Y_2	数字视频输出	1. 封装：采用 128 脚 TQFP 封装 2. 用途：NTSC/PAL/SECAM 制式，2×10 位数字视频解码器，应用液晶电视上（如用在厦华 LC37R26 液晶电视上） 3. 关键参数：IOVDD 引脚电源电压为 3.0～3.3～3.6 V、DVDD 引脚电源电压为 1.65～1.8～1.95 V、AVDD33 引脚电源电压为 3.0～3.3～3.6 V、AVDD18 引脚电源电压为 1.65～1.8～1.95 V、VI（PP）引脚输入电压为 0.5～1.0～2.0 V 4. 引脚排列及内部框图见附图 2-620
97	Y_1	数字视频输出	
98	Y_0	数字视频输出	
99	DVDD	数字电源	
100	DGND	数字地	
101	C_9/GPIO/FSO	数字视频输出/通用输入与输出/快速开关	
102	C_8/GPIO/DB	数字视频输出/通用输入与输出/蓝色数字输入	
103	C_7/GPIO/DG	数字视频输出/通用输入与输出/绿色数字输入	
104	C_6/GPIO/DR	数字视频输出/通用输入与输出/红色数字输入	
105	IOVDD	数字电源	
106	IOGND	数字地	
107	C_5/GPIO	数字视频输出/通用输入与输出	
108	C_4/GPIO	数字视频输出/通用输入与输出	
109	C_3/GPIO	数字视频输出/通用输入与输出	
110	C_2/GPIO	数字视频输出/通用输入与输出	
111	DVDD	数字电源	
112	DGND	数字地	
113	C_1/GPIO	数字视频输出/通用输入与输出	
114	C_0/GPIO	数字视频输出/通用输入与输出	
115	AVID/GPIO	主视频指标/通用输入与输出	
116	FID/GPIO	奇数与偶数字段指示器/通用输入与输出	
117	HS/CS/GPIO	行同步输出/数字复合同步输出/通用输入与输出	
118	VS/VBLK/GPIO	场同步输出/场消隐输出/通用输入与输出	
119	FSS	快速开关色差输入	
120	DGND	数字地	
121	XIN	外部时钟参考输入	
122	XOUT	外部时钟参考输出	
123	FLL18VDD	模拟电源	
124	PLL18GND	模拟地	
125	AVDD33	模拟电源	
126	A33GND	模拟地	
127	ANALOG_OUT	无缓冲模拟视频输出	
128	A33GND	模拟地	

（774）TW9910DANA2-GR

引脚号	引脚符号	引 脚 功 能	备　注
1	VDDE1	3.3V 数字输入与输出电源	该集成电路为低功耗 NTSC / PAL / SECAM 视频解码器，采用 48 脚 QFN 封装，应用电路见附图 2-621（以应用在 LG 37LG32RC-TA 液晶电视上为例）
2	SCLK	MPU 串行接口的时钟线	
3	SDAT	MPU 串行接口的数据线	
4	PDN	掉电控制	
5	RSTB	复位输入（低态有效）	
6	TMODE	测试	
7	NC1	空脚	
8	AVD1	1.8V 模拟 ADC 电源	
9	YMUX3	模拟 CVBS 或 Y 输入	
10	YMUX2	模拟 CVBS 或 Y 输入	
11	YGND	Y-ADC 模拟差分输入	
12	YMUX1	模拟 CVBS 或 Y 输入	
13	YMUX0	模拟 CVBS 或 Y 输入	
14	AVS1	1.8V 模拟 ADC 返回	
15	CIN0	模拟色度输入	
16	AVD2	1.8V 模拟 ADC 电源	
17	AVS2	1.8V 模拟 ADC 返回	
18	NC2	空脚	
19	VSS1	地	
20	VS	场同步和多用途输出	
21	HS	行同步和多用途输出	
22	MPOUT	多用途输出	
23	CLKX2	数据时钟输出	
24	VSSE1	地	
25	VDDE2	3.3V 数字输入与输出电源	
26	VD15	数字化视频数据输出的 Y / YCbCr	
27	VD14	数字化视频数据输出的 Y / YCbCr	
28	VD13	数字化视频数据输出的 Y / YCbCr	
29	VD12	数字化视频数据输出的 Y / YCbCr	
30	VD11	数字化视频数据输出的 Y / YCbCr	
31	NC3	空脚	
32	VDD	1.8V 数字核心电源	
33	VD10	数字化视频数据输出的 Y / YCbCr	
34	VD9	数字化视频数据输出的 Y / YCbCr	
35	VD8	数字化视频数据输出的 Y / YCbCr	
36	VD7	数字化视频数据输出的 YCbCr	
37	VD6	数字化视频数据输出的 YCbCr	
38	VD5	数字化视频数据输出的 YCbCr	
39	VD4	数字化视频数据输出的 YCbCr	
40	VD3	数字化视频数据输出的 YCbCr	
41	VD2	数字化视频数据输出的 YCbCr	
42	VSS2	地	
43	NC4	空脚	
44	VD1	数字化视频数据输出的 YCbCr	
45	VD0/SIAD0	LSB 的数字化的视频数据输出的 CbCr/ MPU 接口地址选择引脚 0	
46	VSSE2	地	
47	XTI	时钟输入	
48	XTO	时钟输出	

（775）UC3854BN

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路为高功率因数前置稳压器，应用在索尼 KDL-S40A12U 液晶电视上。典型应用电路见附图 2-622
2	PKLMT	峰值限制	
3	CA OUT	电流放大器输出	
4	ISENSE	电流检测	
5	MULT OUT	乘法器的输出和电流检测	
6	IAC	输入 AC 电流	
7	VA OUT	电压放大器输出	
8	VRMS	RMS 线路电压	
9	VREF	参考电压输出	
10	ENA	使能	
11	VSENSE	电压放大器反相输入	
12	R SET	振荡器的充电电流和乘数器限制设置	
13	SS	软启动	
14	CT	振荡器定时电容	
15	VCC	电源	
16	GT DRV	栅极驱动	

（776）UCC28019DR

引脚号	引脚符号	引 脚 功 能	备　　注
1	GND	地	该集成电路为 8 引脚连续导通模式（CCM）PFC 控制器，采用 8 脚 SOIC/DIP 封装，应用在液晶电视上（如用在长虹 LT52510F 液晶电视上），典型应用电路见附图 2-623
2	ICOMP	电流环路补偿	
3	ISENSE	电感电流检测	
4	VINS	输入交流电压检测	
5	VCOMP	电压环路补偿	
6	VSENSE	输出电压检测	
7	VCC	电源	
8	GATE	栅极驱动	

（777）UDA1334BTS

引脚号	引脚符号	引 脚 功 能	备　　注
1	BCK	位时钟输入	该集成电路为低功率音频 DAC，采用 SSOP16 脚封装，应用在海尔 L42V6-A8D 液晶电视、6P30 机心等电视上 内部框图见附图 2-624
2	WS	字选择输入	
3	DATA1	串行数据输入	
4	VDDD	电源	
5	VSSD	地	
6	SYSCLK	系统时钟输入	
7	SFOR1	串行格式选择	
8	MUTE	静音控制	
9	DEEM	去加重控制	
10	PCS	功率控制与取样频率选择	
11	SFOR0	串行格式选择	
12	VREF	DAC 参考电压	
13	VDDA	电源	
14	VOUTL	DAC 输出（左）	
15	VSSA	地	
16	VOUTR	DAC 输出（右）	

（778）UDA1380

引脚号	引脚符号	引 脚 功 能	备　　注
1	VINR	ADC 输入（右）	该集成电路为双声道数字音频信号处理电路，采用 TSSOP32 脚封装，应用电路见附图 2-625（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	VADCN	ADC 参考电压（负）	
3	VINM	扬声器输入	
4	VADCP	ADC 参考电压（正）	
5	RESET	复位	
6	VDDD	电源	
7	BCKO	位时钟输出	
8	WSO	字选择输出	
9	DATAO	数据输出	
10	BCKI	位时钟输入	
11	WSI	字选择输入	
12	DATAI	数据输入	
13	SYSCLK	系统时钟	
14	VSSD	地	
15	RTCB	测试控制输入	
16	L3MODE	L3 总线模式输入	
17	SCL	I^2C 总线时钟输入	
18	SDA	I^2C 总线数据输入与输出	
19	L3_IIC	输入通道选择	
20	VSSA_HP	地	
21	VOUTR_HP	耳机输出（右）	
22	VREF_HP	耳机参考电压	
23	VOUTL_HP	耳机输出（左）	
24	VDDA_HP	电源	
25	VOUTR	DAC 输出（右）	
26	VDDA_DA	电源	
27	VOUTL	DAC 输出（左）	
28	VSSA_DA	地	
29	VREF	ADC 和 DAC 参考电压	
30	VSSA_AD	地	
31	VINL	ADC 输入（左）	
32	VDDA_AD	电源	

（779）UPD64084

引脚号	引脚符号	引 脚 功 能	备　　注
1	DGND	地	该集成电路为亮/色信号处理器，应用电路见附图 2-626（以应用在东芝 26WL46C 液晶电视上为例）
2	TESTIC1	IC 测试选择	
3	TESTIC2	IC 测试选择	
4	TEST01	测试选择	
5	TEST02	测试选择	
6	TEST03	测试选择	
7	TEST04	测试选择	
8	TEST05	测试选择	
9	TEST06	测试选择	
10	TEST07	测试选择	
11	TEST08	测试选择	
12	TEST09	测试选择	
13	EXTALTF	扩展备用 （为数字 YC 输出）	
14	EXTDYCO0	扩展数字 YC 信号输入与输出	
15	EXTDYCO1	扩展数字 YC 信号输入与输出	
16	EXTDYCO2	扩展数字 YC 信号输入与输出	
17	EXTDYCO3	扩展数字 YC 信号输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
18	EXTDYCO4	扩展数字 YC 信号输入与输出	
19	EXTDYCO5	扩展数字 YC 信号输入与输出	
20	EXTDYCO6	扩展数字 YC 信号输入与输出	
21	EXTDYCO7	扩展数字 YC 信号输入与输出	
22	EXTDYCO8	扩展数字 YC 信号输入与输出	
23	EXTDYCO9	扩展数字 YC 信号输入与输出	
24	DGNDRAM	地	
25	DGNDRAM	地	
26	DVDDRAM	电源	
27	DVDDRAM	电源	
28	TEST10	测试选择	
29	TEST11	测试选择	
30	TEST12	测试选择	
31	DVDD10	电源	
32	TEST13	测试选择	
33	DGND	地	
34	AGND	地	
35	AGND	地	
36	XI	晶振输入	
37	XO	晶振输出	
38	AVDD	电源	
39	DVDD	电源	
40	TEST14	测试选择	
41	TEST15	测试选择	
42	TEST16	测试选择	该集成电路为亮/色信号处理器，应用电路见附图 2-626（以应用在东芝 26WL46C 液晶电视上为例）
43	TEST17	测试选择	
44	RPLL	测试选择	
45	SLA0	从地址选择	
46	SCL	串行时钟输入	
47	SDA	串行数据输入与输出	
48	DGND	地	
49	AGND	地	
50	AVDD	电源	
51	FSCO	fsc（副载波）输出	
52	AGND	地	
53	AGND	地	
54	FSCI	fsc（副载波）输出	
55	AVDD	电源	
56	CKMD	时钟模式选择	
57	CLK8	8fsc 时钟输入/输出	
58	RSTB	系统复位	
59	ST0	内部状态监视	
60	ST1	内部状态监视	
61	NSTD	非标准检测监视	
62	DVDD	电源	
63	DYCO0	数字 YC 信号输入与输出	
64	DYCO1	数字 YC 信号输入与输出	
65	DYCO2	数字 YC 信号输入与输出	
66	DYCO3	数字 YC 信号输入与输出	
67	DYCO4	数字 YC 信号输入与输出	
68	DYCO5	数字 YC 信号输入与输出	
69	DYCO6	数字 YC 信号输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
70	DYCO7	数字 YC 信号输入与输出	该集成电路为亮/色信号处理器，应用电路见附图 2-626（以应用在东芝 26WL46C 液晶电视上为例）
71	DYCO8	数字 YC 信号输入与输出	
72	DYCO9	数字 YC 信号输入与输出	
73	ALTF	备用 （为数字 YC 输出）	
74	LINE	线间单独选择	
75	DGND	地	
76	KIL	抑制器选择	
77	CSI	复合同步输入（低态有效）	
78	TEST18	测试选择	
79	TEST19	测试选择	
80	TEST20	测试选择	
81	TEST21	测试选择	
82	TEST22	测试选择	
83	TEST23	测试选择	
84	TEST24	测试选择	
85	TEST25	测试选择	
86	AVDD	电源	
87	CBPC	C-DAC 相位补偿输出	
88	ACO	模拟色度信号输出	
89	AYO	模拟 Y（亮度）信号输出	
90	CBPY	Y-DAC 相位补偿输出	
91	AGND	地	
92	AGND	地	
93	AYI	模拟 Y（亮度）信号输入	
94	VCLY	钳位电压输出（为 ADC）	
95	VRBY	底部电压参考输出（为 ADC）	
96	VRTY	顶部电压参考输出（为 ADC）	
97	VCOMY	公共模式参考输出（为 ADC）	
98	AVDD	电源	
99	TEST26	测试端子	
100	DVDD	电源	

（780）UPD78F0513AGA-GAM-AX

引脚号	引脚符号	引 脚 功 能	备 注
1	P60/SCL0	端口 6/串行时钟输入与输出	该集成电路为 8 位单芯片微控制器，应用电路见附图 2-627（以应用在 LG 55LD650 液晶电视上为例）
2	P61/SDA0	端口 6/串行数据输入与输出	
3	P62/EXSCL0	端口 6/外部串行时钟输入	
4	P63	端口 6	
5	P33/TI51/TO51/INTP4	端口 3/定时器输入/外部中断输入	
6	P75	端口 7	
7	P74	端口 7	
8	P73/KR3	端口 7/按键返回	
9	P72/KR2	端口 7/按键返回	
10	P71/KR1	端口 7/按键返回	
11	P70/KR0	端口 7/按键返回	
12	P32/INTP3/OCD1B	端口 3/外部中断输入/片上调试输入与输出	
13	P31/INTP2/OCD1A	端口 3/外部中断输入/片上调试输入与输出	
14	P30/INTP1	端口 3/外部中断输入	
15	P17/TI50/TO50	端口 1/定时器输入/定时器输出	
16	P16/TOH1/INTP5	端口 1/定时器输出/外部中断输入	
17	P15/TOH0	端口 1/定时器输出	
18	P14/RXD6	端口 1/接收数据	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
19	P13/TXD6	端口 1/发送数据	
20	P12/SO10	端口 1/串行数据输出	
21	P11/SL10/RXD0	端口 1/串行数据输入/接收数据	
22	P10/SCK10/TXD0	端口 1/串行时钟输入与输出/发送数据	
23	AVREF	模拟参考电压	
24	AVSS	模拟地	
25	ANI7/P27	模拟输入/端口 2	
26	ANI6/P26	模拟输入/端口 2	
27	ANI5/P25	模拟输入/端口 2	
28	ANI4/P24	模拟输入/端口 2	
29	ANI3/P23	模拟输入/端口 2	
30	ANI2/P22	模拟输入/端口 2	
31	ANI1/P21	模拟输入/端口 2	
32	ANI0/P20	模拟输入/端口 2	
33	P130	端口 13	该集成电路为 8 位单芯片微控制器，应用电路见附图 2-627（以应用在 LG 55LD650 液晶电视上为例）
34	P01/TI010/TO00	端口 0/定时器输入/定时器输出	
35	P00/TI000	端口 0/定时器输入	
36	P140/PCL/INTP6	端口 14/可编程时钟输出	
37	P120/INTP0/EXLVI	端口 12/外部中断输入/外部电压输入（为低电压检测）	
38	P41	端口 4	
39	P40	端口 4	
40	RESET	复位	
41	P124/XT2/EXCLKS	端口 12/晶体振荡器（子系统时钟）/外部时钟输入（子系统时钟）	
42	P123/XT1	端口 12/晶体振荡器（子系统时钟）	
43	FLMD0	Flash 编程模式	
44	P122/X2/EXCLK/OCD0B	端口 12/晶体振荡器（主系统时钟）/外部时钟输入（主系统时钟）/片上调试输入与输出	
45	P121/X1/OCD0A	端口 12/晶体振荡器（主系统时钟）/片上调试输入与输出	
46	REGC	稳压电容	
47	VSS	地	
48	VDD	电源	

（781）USB2512A_AEZG

引脚号	引脚符号	引 脚 功 能	备 注
1	USBDN1_DN	高速 USB 数据（负）	
2	USBDN1_DP	高速 USB 数据（正）	
3	USBDN2_DN	高速 USB 数据（负）	
4	USBDN2_DP	高速 USB 数据（正）	
5	VDDA33_1	电源	该集成电路为 USB 2.0 高速集线器控制器，采用 QFN-36 封装，应用电路见附图 2-628（以应用在 LG 55LD650 液晶电视上为例）
6	NC1	空脚	
7	NC2	空脚	
8	NC3	空脚	
9	NC4	空脚	
10	VDDA33_2	电源	
11	TEST	测试	
12	PRTPWR1	USB 端口电源启动	
13	OCS1_N	过流检测	
14	VDD18	电源	
15	VDD33CR	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
16	PRTPWR2	USB 端口电源启动	
17	OCS2_N	过电流检测	
18	NC5	空脚	
19	NC6	空脚	
20	NC7	空脚	
21	NC8	空脚	
22	SDA/SMBDATA/NON_REM1	串行数据信号/服务器消息块数据信号/移动端口带选项	
23	VDD33	电源	该集成电路为 USB 2.0 高速集线器控制器，采用 QFN-36 封装，应用电路见附图 2-628（以应用在 LG 55LD650 液晶电视上为例）
24	SCL/SMBCLK/CFG_SEL0	串行时钟信号/系统管理总线时钟/配置编程选择	
25	HS_IND/CFG_SEL	高速上行端口指示/配置编程	
26	RESET_N	复位输入	
27	VBUS_DET	检测上游 VBUS 电源	
28	SUSP_IND/LOCAL_PWR	主动与暂停状态指示/本地电源检测	
29	VDDA33_3	电源	
30	USBUP_DN	USB 总线数据（负）	
31	USBUP_DP	USB 总线数据（正）	
32	XTAL2	晶振输出	
33	XTAL1/CLKIN	晶振输入/外部时钟输入	
34	VDD18PLL	电源	
35	RBIAS	USB 收发器偏置	
36	VDD33PLL	电源	

（782）V385AGLF

引脚号	引脚符号	引 脚 功 能	备　注
1	VCC	电源	
2	TxIN5	并行数据视频输入	
3	TxIN6	并行数据视频输入	
4	TxIN7	并行数据视频输入	
5	GND	地	
6	TxIN8	并行数据视频输入	
7	TxIN9	并行数据视频输入	
8	TxIN10	并行数据视频输入	
9	VCC	电源	
10	TxIN11	并行数据视频输入	
11	TxIN12	并行数据视频输入	
12	TxIN13	并行数据视频输入	
13	GND	地	该集成电路为 8 位 LVDS 发射器（为视频），采用 56 脚 TSSOP 封装，应用电路见附图 2-629（以应用在夏普 LC-42D43U 液晶电视上为例）
14	TxIN14	并行数据视频输入	
15	TxIN15	并行数据视频输入	
16	TxIN16	并行数据视频输入	
17	R_FB		
18	TxIN17	并行数据视频输入	
19	TxIN18	并行数据视频输入	
20	TxIN19	并行数据视频输入	
21	GND	地	
22	TxIN20	并行数据视频输入	
23	TxIN21	并行数据视频输入	
24	TxIN22	并行数据视频输入	
25	TxIN23	并行数据视频输入	
26	VCC	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
27	TxIN24	并行数据视频输入	该集成电路为8位LVDS发射器（为视频），采用56脚TSSOP封装，应用电路见附图2-629（以应用在夏普LC-42D43U液晶电视上为例）
28	TxIN25	并行数据视频输入	
29	GND	地	
30	TxIN26	并行数据视频输入	
31	TxCLKIN	并行时钟输入	
32	PWRDWN	掉电三态输出（低态有效）	
33	PLL_GND	地	
34	PLL_VCC	电源	
35	PLL_GND	地	
36	LVDS_GND	地	
37	TxOUT3+	LVDS输出（+）	
38	TxOUT3−	LVDS输出（−）	
39	TxCLKOUT+	LVDS时钟输出（+）	
40	TxCLKOUT−	LVDS时钟输出（−）	
41	TxOUT2+	LVDS输出（+）	
42	TxOUT2−	LVDS输出（−）	
43	LVDS_GND	地	
44	LVDS_VCC	电源	
45	TxOUT1+	LVDS输出（+）	
46	TxOUT1−	LVDS输出（−）	
47	TxOUT0+	LVDS输出（+）	
48	TxOUT0−	LVDS输出（−）	
49	LVDS_GND	地	
50	TxIN27	并行数据视频输入	
51	TxIN0	并行数据视频输入	
52	TxIN1	并行数据视频输入	
53	GND	地	
54	TxIN2	并行数据视频输入	
55	TxIN3	并行数据视频输入	
56	TxIN4	并行数据视频输入	

（783）VCT49xyl、VCT48xyl

引脚号	引脚符号	引 脚 功 能	备　注
1	BOUT	模拟蓝基色输出	该集成电路为视频控制器，应用在夏普LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E液晶电视上
2	VRD	参考电压（为RGB DAC）	
3	VREF	参考电流（为RGB DAC）	
4	VSUP3.3BE	电源电压（模拟视频后端，3.3V）	
5	GND	地	
6	GND	地	
7	VSUP3.3IO	电源电压（输入与输出口，3.3V）	
8	VSUP3.3DAC	电源电压（视频DAC，3.3V）	
9	GNDDAC	地	
10	SAFETY	安全输入	
11	HFLB	行反激式输入	
12	HOUT	行驱动输出	
13	VPROT	场保护输入	
14	ADB11	地址总线11输出	
15	ADB9	地址总线9输出	
16	ADB8	地址总线8输出	
17	ADB13	地址总线13输出	
18	ADB14	地址总线14输出	
19	ADB17	地址总线17输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
20	PSWEQ	程序存储写使能输出	
21	ADB18	地址总线 18 输出	
22	ADB16	地址总线 16 输出	
23	ADB15	地址总线 15 输出	
24	STOPQ	停止 CPU 输入	
25	ENEQ	使能模拟输入	
26	ADB12	地址总线 12 输出	
27	ADB7	地址总线 7 输出	
28	ADB6	地址总线 6 输出	
29	ADB5	地址总线 5 输出	
30	ADB4	地址总线 4 输出	
31	ADB19	地址总线 19 输出	
32	RDQ	数据读使能输出	
33	WRQ	数据写使能输出	
34	OCF	操作码输出	
35	ALE	地址锁存使能输出	
36	RSTQ	内部 CPU 复位输出	
37	PWMV	PWM 场输出	
38	DFVBL/FIELD	动态聚焦场消隐输出/偶场指示信号	
39	SDA	I^2C 总线数据输入与输出	
40	SCL	I^2C 总线时钟输入与输出	
41	P21	端口 2（位 1 输入与输出）	
42	P20	端口 2（位 0 输入与输出）	
43	P17	端口 1（位 7 输入与输出）	
44	P16	端口 1（位 6 输入与输出）	该集成电路为视频控制器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上
45	P15	端口 1（位 5 输入与输出）	
46	P14	端口 1（位 4 输入与输出）	
47	P13	端口 1（位 3 输入与输出）	
48	P12	端口 1（位 2 输入与输出）	
49	P11	端口 1（位 1 输入与输出）	
50	P10	端口 1（位 0 输入与输出）	
51	XROMQ	外部 ROM 使能输入	
52	EXTIFQ	启用外部接口输入	
53	VSUP3.3FE	电源电压（模拟视频前端，3.3V）	
54	GND	地	
55	GND	地	
56	VSUP1.8FE	电源电压（模拟视频前端，1.8V）	
57	VOUT3	模拟视频 3 输出	
58	VOUT2	模拟视频 2 输出	
59	VOUT1	模拟视频 1 输出	
60	VIN1	模拟视频 1 输入	
61	VIN2	模拟视频 2 输入	
62	VIN3	模拟视频 3 输入	
63	VIN4	模拟视频 4 输入	
64	VIN5	模拟视频 5 输入	
65	VIN6	模拟视频 6 输入	
66	VIN7	模拟视频 7 输入	
67	VIN8	模拟视频 8 输入	
68	VIN9	模拟视频 9 输入	
69	VIN10	模拟视频 10 输入	
70	VIN11	模拟视频 11 输入	
71	P37/656IO7	端口 3（位 7 输入与输出）/ 数字 656 总线 7 输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
72	P36/656IO6	端口 3（位 6 输入与输出）/ 数字 656 总线 6 输入与输出	
73	P35/656IO5	端口 3（位 5 输入与输出）/ 数字 656 总线 5 输入与输出	
74	P34/656IO4	端口 3（位 4 输入与输出）/ 数字 656 总线 4 输入与输出	
75	P33/656IO3	端口 3（位 3 输入与输出）/ 数字 656 总线 3 输入与输出	
76	GNDEIO	地（扩展输入与输出口）	
77	VSUP3.3EIO	电源电压（扩展输入与输出口，3.3V）	
78	P32/656IO2	端口 3（位 2 输入与输出）/ 数字 656 总线 2 输入与输出	
79	P31/656IO1	端口 3（位 1 输入与输出）/ 数字 656 总线 1 输入与输出	
80	P30/656IO0	端口 3（位 0 输入与输出）/ 数字 656 总线 0 输入与输出	
81	P26/656VIO	端口 2（位 6 输入与输出）/数字 656 场同步输入与输出	
82	P25/656HIO	端口 2（位 5 输入与输出）/数字 656 行同步输入与输出	
83	P24/656CLKIO	端口 2（位 4 输入与输出）/数字 656 时钟输入与输出	
84	ADB3	地址总线 3 输出	
85	ADB2	地址总线 2 输出	
86	ADB1	地址总线 1 输出	该集成电路为视频控制器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上
87	ADB0	地址总线 0 输出	
88	DB0	数据总线 0 输入与输出	
89	DB1	数据总线 1 输入与输出	
90	DB2	数据总线 2 输入与输出	
91	DB3	数据总线 3 输入与输出	
92	DB4	数据总线 4 输入与输出	
93	DB5	数据总线 5 输入与输出	
94	DB6	数据总线 6 输入与输出	
95	DB7	数据总线 7 输入与输出	
96	ADB10	地址总线 10 输出	
97	PSENQ	程序存储使能输出	
98	P23	端口 2（位 3 输入与输出）	
99	P22	端口 2（位 2 输入与输出）	
100	XTAL2	模拟晶体输出	
101	XTAL1	模拟晶体输入	
102	VSUP1.8DIG	电源电压（数字核心，1.8V）	
103	GND	地	
104	GND	地	
105	VSUP3.3DIG	电源电压（数字核心，3.3V）	
106	VSUP5.0IF	电源电压（中频 ADC，5V）	
107	VSUP5.0FE	电源电压（模拟中频前端，5V）	
108	RESETQ	复位输入与输出	
109	IFIN+	差分中频输入	
110	IFIN−	差分中频输入	
111	VREFIF	参考电压（中频 ADC）	
112	TAGC	调谐器 AGC 输出	
113	AIN1R/SIF	模拟视频 1 输入/右模拟第二伴音中频输出	
114	AIN1L	模拟音频 1 输入（左）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
115	AIN2R	模拟音频 2 输入（右）	该集成电路为视频控制器，应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E、LC-32BV6E、LC-32GA6E 液晶电视上
116	AIN2L	模拟音频 2 输入（左）	
117	AIN3R	模拟音频 3 输入（右）	
118	AIN3L	模拟音频 3 输入（左）	
119	AOUT2R	模拟音频 2 输出（右）	
120	AOUT2L	模拟音频 2 输出（左）	
121	AOUT1R	模拟音频 1 输出（右）	
122	AOUT1L	模拟音频 1 输出（左）	
123	SPEAKERR	模拟扬声器输出（右）	
124	SPEAKERL	模拟扬声器输出（左）	
125	VREFAU	参考电压（音频）	
126	VSUP8.0AU	电源电压（模拟音频，8V）	
127	GND	地	
128	GND	地	
129	VSUP5.0BE	电源电压（模拟视频后端，5V）	
130	TEST/SUBW	测试输入/保留（为测试重低音输出）	
131	VERT+	差分场锯齿波输出	
132	VERT−	差分场锯齿波输出	
133	EW	场抛物波输出	
134	RSW2	A-D 检测转换开关 2 输出	
135	RSW1	A-D 检测转换开关 1 输出	
136	SENSE	检测 ADC 输入	
137	GNDM	地	
138	FBIN	快速消隐输入（后端）	
139	RIN	模拟红基色输入（后端）	
140	GIN	模拟绿基色输入（后端）	
141	BIN	模拟蓝基色输入（后端）	
142	SVMOUT	扫描速度调制输出	
143	ROUT	模拟红基色输出	
144	GOUT	模拟绿基色输出	

（784）VCT6973G

引脚号	引脚符号	引 脚 功 能	备　注
1	656O6	数字 656 位 6 输出	该集成电路为平板显示器和双扫描电视视频控制器、图文和音频处理器，采用 PLQFP208-1 封装，应用在 TCL MC77 机心液晶电视上
2	656O5	数字 656 位 5 输出	
3	656O4	数字 656 位 4 输出	
4	656O3	数字 656 位 3 输出	
5	656O2	数字 656 位 2 输出	
6	656O1	数字 656 位 1 输出	
7	656O0	数字 656 位 0 输出	
8	RESETQ	复位输入与输出	
9	AIN1R	模拟音频右声道 1 输入	
10	AIN1L	模拟音频左声道 1 输入	
11	AIN2R	模拟音频右声道 2 输入	
12	AIN2L	模拟音频左声道 2 输入	
13	AIN3R	模拟音频右声道 3 输入	
14	AIN3L	模拟音频左声道 3 输入	
15	AIN4R	模拟音频右声道 4 输入	
16	AIN4L	模拟音频左声道 4 输入	
17	VREFAU	音频基准电压	
18	VSUP8.OAU	8V 模拟音频供电	
19	GNDA1	模拟音频地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
20	SGND1	模拟信号地	
21	AOUT2R	模拟右音频 2 输出，模拟右音频 5 输入	
22	AOUT2L	模拟左音频 2 输出，模拟左音频 5 输入	
23	AOUT1R	模拟右音频 1 输出	
24	AOUT1L	模拟左音频 1 输出	
25	HEADPHONER	模拟右耳机输出	
26	HEADPHONEL	模拟左耳机输出	
27	SPEAKERR	模拟右扬声器输出	
28	SPEAKERL	模拟左扬声器输出	
29	SUBWOOFER	模拟重低音输出，测试输入	
30	VREFSIF	SIF 音频基准电压	
31	SIFIN+	差分 SIF 输入	
32	SIFIN−	差分 SIF 输入	
33	VSUP5.0	5V 模拟供电	
34	GNDA2	模拟地	
35	GND3.3DIG	数字界面地	
36	VSUP3.3DIG	3.3V 数字界面供电	
37	SPDIF_OUT	SPDIF 输出	
38	I2S_DAIN	音频总线数据输入	
39	I2S_CL	音频总线时钟输入	
40	I2S_WS	音频总线字选通输入	
41	I2S_DELOUT	音频延时线总线数据输出，音频总线数据输入	
42	I2S_DELIN	音频延时线总线数据输入，过取样音频时钟输出	
43	I2S_DELCL	音频延时线总线时钟输出，音频总线时钟输出	
44	I2S_DELWS	音频延时线字选通输出，音频总线字选通输出	
45	VSUP3.3RAM	3.3V RAM 供电	
46	GND3.3RAM	RAM 地	
47	DVS	数字或模拟视频场同步高清输入	
48	DEN	数字视频使能输入	
49	DCLK	数字视频时钟输入	
50	DRI7	数字视频红 7 输入	
51	DRI6	数字视频红 6 输入	
52	DRI5	数字视频红 5 输入	
53	DRI4	数字视频红 4 输入	
54	DRI3	数字视频红 3 输入	
55	DRI2	数字视频红 2 输入	
56	DRI1	数字视频红 1 输入	
57	DRI0	数字视频红 0 输入	
58	DGI7	数字视频绿 7 输入	
59	DGI6	数字视频绿 6 输入	
60	DGI5	数字视频绿 5 输入	
61	DGI4	数字视频绿 4 输入	
62	DGI3	数字视频绿 3 输入	
63	DGI2	数字视频绿 2 输入	
64	DGI1	数字视频绿 1 输入	
65	DGI0	数字视频绿 0 输入	
66	DBI7	数字视频蓝 7 输入	
67	DBI6	数字视频蓝 6 输入	
68	DBI5	数字视频蓝 5 输入	
69	DBI4	数字视频蓝 4 输入	
70	DBI3	数字视频蓝 3 输入	
71	DBI2	数字视频蓝 2 输入	

该集成电路为平板显示器和双扫描电视视频控制器、图文和音频处理器，采用 PLQFP208-1 封装，应用在 TCL MC77 机心液晶电视上

（续）

引脚号	引脚符号	引 脚 功 能	备 注
72	DBI1	数字视频蓝 1 输入	
73	DBI0	数字视频蓝 0 输入	
74	GND3.3DRI	数字 RAM 界面地	
75	VSUP3.3DRI	3.3V 数字 RAM 界面供电	
76	GND3.3COM	公共地	
77	VSUP3.3COM	3.3V 公共供电	
78	XTALIN	模拟晶振输入	
79	XTALOUT	模拟晶振输出	
80	CLKOUT	数字 200MHz 时钟输出	
81	VSO	前端场同步输出	
82	HSO	前端行同步输出	
83	SCL	串行时钟输入与输出	
84	SDA	串行数据输入与输出	
85	GND3.3FL	FLASH 地	
86	VSUP3.3FL	3.3VFLASH 供电	
87	P20	端口 2 位 0 输入与输出	
88	P21	端口 2 位 1 输入与输出	
89	P22	端口 2 位 2 输入与输出	
90	P23	端口 2 位 3 输入与输出	
91	P24	端口 2 位 4 输入与输出，JTAG 界面数据输入	
92	P25	端口 2 位 5 输入与输出，JTAG 界面模式选择输入	
93	OSDV	图文场同步输入与输出，通道 2 数据 0 蓝输出	
94	OSDH	图文行同步输入与输出，通道 2 数据 1 蓝输出	该集成电路为平板显示器和双扫描电视视频控制器、图文和音频处理器，采用 PLQFP208-1 封装，应用在 TCL MC77 机心液晶电视上
95	GND3.3IO1A	输入与输出端口 1 数字地	
96	VSUP3.3IO1A	3.3V 输入与输出端口 1 数字供电	
97	OSDCLK	图文时钟输入与输出	
98	OSDFSW	图文快速开关输入与输出	
99	OSDHCS1	图文半对比 1 输入与输出	
100	OSDHCS0	图文半对比 0 输入与输出	
101	OSDB3	图文蓝 3 输入与输出	
102	OSDB2	图文蓝 2 输入与输出	
103	OSDB1	图文蓝 1 输入与输出	
104	OSDB0	图文蓝 0 输入与输出	
105	OSDG3	图文绿 3 输入与输出	
106	OSDG2	图文绿 2 输入与输出	
107	OSDG1	图文绿 1 输入与输出	
108	OSDG0	图文绿 0 输入与输出	
109	OSDR3	图文红 3 输入与输出	
110	OSDR2	图文红 2 输入与输出	
111	OSDR1	图文红 1 输入与输出	
112	OSDR0	图文红 0 输入与输出	
113	GND3.3IO1B	数字输入输出端口 1 数字地	
114	VSUP3.3IO1B	3.3V 数字输入与输出端口 1 数字供电	
115	PCS5	显示屏控制选择 5 输出	
116	PCS4	显示屏控制选择 4 输出	
117	PCS3	显示屏控制选择 3 输出	
118	PCS2	显示屏控制选择 2 输出	
119	PCS1	显示屏控制选择 1 输出	
120	PCS0	显示屏控制选择 0 输出	
121	PCLK2	显示屏控制时钟 2 输出	
122	PCLK1	显示屏控制时钟 1 输出	
123	GND1.8DIG	数字核地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
124	VSUP1.8DIG	1.8V 数字核供电	
125	LVDSA_4P	LVDS 通道 1 位 4 正数据输出	
126	LVDSA_4N	LVDS 通道 1 位 4 负数据输出	
127	VSUP3.3LVDS1	3.3VLVDS 端口数字供电	
128	LVDSA_3P	LVDS 通道 1 位 3 正数据输出	
129	LVDSA_3N	LVDS 通道 1 位 3 负数据输出	
130	GND3.3LVDS1	3.3VLVDS 端口数字地	
131	LVDSA_CLKP	LVDS 通道 1 正时钟输出	
132	LVDSA_CLKN	LVDS 通道 1 负时钟输出	
133	VSUP3.3LVDS2	3.3V 数字输出端口供电	
134	LVDSA_2P	输出端口地，LVDS 通道 1 比特 2 正输出	
135	LVDSA_2N	LVDS 通道 1 位 2 负输出	
136	GND3.3LVDS2	LVDS 地	
137	LVDSA_1P	LVDS 通道 1 位 1 正输出	
138	LVDSA_1N	LVDS 通道 1 位 1 负输出	
139	VSUP3.3LVDS3	3.3VLVDS 数字供电	
140	LVDSA_0P	LVDS 通道 1 位 0 正输出	
141	LVDSA_0N	LVDS 通道 1 位 0 负输出	
142	VSUP1.8LVDS	1.8VLVDS 供电	
143	REXT	通道 1 数据 6 绿输出，通道 1 数据 2 绿输出，LVDS 外部电阻	
144	GND1.8LVDS	1.8VLVDS 地	
145	LVDSB_3P	LVDS 通道 1 位 3 正输出	该集成电路为平板显示器和双扫描电视视频控制器、图文和音频处理器，采用 PLQFP208-1 封装，应用在 TCL MC77 机心液晶电视上
146	LVDSB_3N	LVDS 通道 1 位 3 负输出	
147	GND3.3LVDS4	3.3VLVDS 地	
148	LVDSB_CLKP	双 LVDS 通道 2 正时钟输出	
149	LVDSB_CLKN	双 LVDS 通道 2 负时钟输出	
150	VSUP3.3LVDS4	3.3VLVDS 供电	
151	LVDSB_2P	双 LVDS 通道 2 位 2 正输出	
152	LVDSB_2N	双 LVDS 通道 2 位 2 负输出	
153	GND3.3LVDS5	3.3VLVDS 地	
154	LVDSB_1P	双 LVDS 通道 2 位 1 正输出	
155	LVDSB_1N	双 LVDS 通道 2 位 1 负输出	
156	VSUP3.3LVDS5	3.3VLVDS 供电	
157	LVDSB_0P	双 LVDS 通道 2 位 0 正输出	
158	LVDSB_0N	双 LVDS 通道 2 位 0 负输出	
159	P17	端口 1 位 7 输入输出	
160	P16	端口 1 位 6 输入输出	
161	P15	端口 1 位 5 输入输出	
162	P14	端口 1 位 4 输入输出	
163	GND3.3DAC1	DAC 地	
164	VSUP3.3DAC1	3.3VDAC 供电	
165	P13	端口 1 位 3 输入输出	
166	P12	端口 1 位 2 输入输出	
167	P11	端口 1 位 1 输入输出	
168	P10	端口 1 位 0 输入输出	
169	VSUP1.8FE1	1.8V 模拟视频前端供电	
170	VSUP3.3FE	3.3V 模拟视频前端供电	
171	VIN22	模拟视频 22 行同步输入	
172	VIN21	模拟视频 21 蓝高清输入	
173	VIN20	模拟视频 20 红高清输入	
174	VIN19	模拟视频 19 绿高清输入	
175	VIN18	模拟视频 18 快速消隐 2 输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
176	VIN17	模拟视频 17 蓝高清输入	该集成电路为平板显示器和双扫描电视视频控制器、图文和音频处理器，采用 PLQFP208-1 封装，应用在 TCL MC77 机心液晶电视上
177	VIN16	模拟视频 16 红高清输入	
178	VIN15	模拟视频 15 绿高清输入	
179	VIN13	模拟视频 13 蓝高清输入	
180	VIN12	模拟视频 12 红高清输入	
181	VIN11	模拟视频 11 绿高清输入	
182	VIN9	模拟视频 9 亮度或蓝标清输入	
183	VIN8	模拟视频 8 色度或快速消隐 1 输入	
184	VIN7	模拟视频 7 亮度或绿标清输入	
185	VSUP1.8FE2	1.8V 模拟视频前端供电	
186	GNDA	模拟地	
187	VIN6	模拟视频 6 色度或红标清输入	
188	VIN5	模拟视频 5Y/CVBS 输入	
189	VIN3	模拟视频 3CVBS 输入	
190	VIN2	模拟视频 2 CVBS 输入	
191	VIN1	模拟视频 1 CVBS 输入	
192	VSUP3.3VO	3.3V 模拟视频输出供电	
193	VOUT3	模拟视频 3 输出	
194	VOUT2	模拟视频 2 输出	
195	VOUT1	模拟视频 1 输出	
196	GND3.3IO3	数字输入输出端口地	
197	VSUP3.3IO3	3.3V 输入输出端口供电	
198	656I0	数字 656 位 0 输入	
199	656I1	数字 656 位 1 输入	
200	656I2	数字 656 位 2 输入	
201	656I3	数字 656 位 3 输入	
202	656I4	数字 656 位 4 输入	
203	656I5	数字 656 位 5 输入	
204	656I6	数字 656 位 6 输入	
205	656I7	数字 656 位 7 输入	
206	656CLKI	数字 656 时钟输入	
207	656CLKO	数字 656 时钟输出	
208	656O7	数字 656 位 7 输出	

（785）VCT77VWP

引脚号	引脚符号	引 脚 功 能	备 注
1	656O6，P4_6，TDOFW	数字 656 位 6 输出，端口 4 位 6 输入输出，JTAG 界面数据输出	VCT77VWP 平板显示器和双扫描电视视频控制器、图文和音频处理器，采用 PLQFP208-1 封装，应用在 TCL MC77 机心液晶电视上
2	656O5，P4_5，TDIFW	数字 656 位 5 输出，端口 4 位 5 输入输出，JTAG 界面数据输入	
3	656O4，P4_4，TMSFW	数字 656 位 4 输出，端口 4 位 4 输入输出，JTAG 界面模式选择输入	
4	656O3，P4_3，TCLK	数字 656 位 3 输出，端口 4 位 3 输入输出，JTAG 界面时钟输入	
5	656O2，P4_2，TDO	数字 656 位 2 输出，端口 4 位 2 输入输出，JTAG 界面数据输出	
6	656O1，P4_1，TDI	数字 656 位 1 输出，端口 4 位 1 输入输出，JTAG 界面数据输入	
7	656O0，P4_0，TMS	数字 656 位 0 输出，端口 4 位 0 输入输出，JTAG 界面模式选择输入	
8	RESETQ	复位输入输出	
9	AIN1R	模拟音频右声道 1 输入	
10	AIN1L	模拟音频左声道 1 输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
11	AIN2R	模拟音频右声道 2 输入	
12	AIN2L	模拟音频左声道 2 输入	
13	AIN3R	模拟音频右声道 3 输入	
14	AIN3L	模拟音频左声道 3 输入	
15	AIN4R	模拟音频右声道 4 输入	
16	AIN4L	模拟音频左声道 4 输入	
17	VREFAU	音频基准电压	
18	VSUP8.0AU	8V 模拟音频供电	
19	GNDA	模拟音频地	
20	SGND	模拟信号地	
21	AOUT2R，AIN5R	模拟右音频 2 输出，模拟右音频 5 输入	
22	AOUT2L，AIN5L	模拟左音频 2 输出，模拟左音频 5 输入	
23	AOUT1R	模拟右音频 1 输出	
24	AOUT1L	模拟左音频 1 输出	
25	HEADPHONER	模拟右耳机输出	
26	HEADPHONEL	模拟左耳机输出	
27	SPEAKERR	模拟右扬声器输出	
28	SPEAKERL	模拟左扬声器输出	
29	SUBWOOFER TEST	模拟重低音输出，测试输入	
30	VREFSIF	SIF 音频基准电压	
31	SIF IN+	差分 SIF 输入	
32	SIF IN−	差分 SIF 输入	
33	VSUP5.0	5V 模拟供电	
34	GNDA	模拟地	VCT77VWP 平板显示器和双扫描电视视频控制器、图文和音频处理器，采用 PLQFP208-1 封装，应用在TCL MC77机心液晶电视上
35	GND3.3DIG	数字界面地	
36	VSUP3.3DIG	3.3V 数字界面供电	
37	SPDIF_OUT	SPDIF 输出	
38	I2S_DA_IN	音频总线数据输入	
39	I2S_CL	音频总线时钟输入	
40	I2S_WS	音频总线字选通输入	
41	I2S_DEL_OUT	音频延时线总线数据输出，音频总线数据输入	
42	I2S_DEL_IN	音频延时线总线数据输入，过取样音频时钟输出	
43	I2S_DEL_CL	音频延时线总线时钟输出，音频总线时钟输出	
44	I2S_DEL_WS	音频延时线字选通输出，音频总线字选通输出	
45	VSUP3.3RAM	3.3V RAM 供电	
46	GND3.3RAM	RAM 地	
47	DVS	数字或模拟视频场同步高清输入	
48	DEN	数字视频使能输入	
49	DCLK	数字视频时钟输入	
50	DRI7	数字视频红 7 输入	
51	DRI6	数字视频红 6 输入	
52	DRI5	数字视频红 5 输入	
53	DRI4	数字视频红 4 输入	
54	DRI3	数字视频红 3 输入	
55	DRI2	数字视频红 2 输入	
56	DRI1	数字视频红 1 输入	
57	DRI0	数字视频红 0 输入	
58	DGI7	数字视频绿 7 输入	
59	DGI6	数字视频绿 6 输入	
60	DGI5	数字视频绿 5 输入	
61	DGI4	数字视频绿 4 输入	
62	DGI3	数字视频绿 3 输入	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
63	DGI2	数字视频绿 2 输入	
64	DGI1	数字视频绿 1 输入	
65	DGI0	数字视频绿 0 输入	
66	DBI7	数字视频蓝 7 输入	
67	DBI6	数字视频蓝 6 输入	
68	DBI5	数字视频蓝 5 输入	
69	DBI4	数字视频蓝 4 输入	
70	DBI3	数字视频蓝 3 输入	
71	DBI2	数字视频蓝 2 输入	
72	DBI1	数字视频蓝 1 输入	
73	DBI0	数字视频蓝 0 输入	
74	GND3.3DRI	数字 RAM 界面地	
75	VSUP3.3DRI	3.3V 数字 RAM 界面供电	
76	GND3.3COM	公共地	
77	VSUP3.3COM	3.3V 公共供电	
78	XTALIN	模拟晶振输入	
79	XTALOUT	模拟晶振输出	
80	CLKOUT	数字 200MHz 时钟输出	
81	VSO	前端场同步输出	
82	HSO	前端行同步输出	
83	SCL	串行时钟输入与输出	
84	SDA	串行数据输入与输出	
85	GND3.3FL	FLASH 地	
86	VSUP3.3FL	3.3VFLASH 供电	VCT77VWP 平板显示器和双扫描电视视频控制器、图文和音频处理器，采用 PLQFP208-1 封装，应用在 TCL MC77 机心液晶电视上
87	P2_0	端口 2 位 0 输入与输出	
88	P2_1	端口 2 位 1 输入与输出	
89	P2_2	端口 2 位 2 输入与输出	
90	P2_3	端口 2 位 3 输入与输出	
91	P2_4 TDI	端口 2 位 4 输入与输出，JTAG 界面数据输入	
92	P2_5 TMS	端口 2 位 5 输入与输出，JTAG 界面模式选择输入	
93	OSDV DBO2_0	图文场同步输入与输出，通道 2 数据 0 蓝输出	
94	OSDV DBO2_1	图文行同步输入与输出，通道 2 数据 1 蓝输出	
95	GND3.3IO1	输入与输出端口 1 数字地	
96	VSUP3.3IO1	3.3V 输入与输出端口 1 数字供电	
97	OSDCLK DBO2_2	图文时钟输入与输出，通道 2 数据 2 蓝输出	
98	OSDCLK DBO2_3	图文快速开关输入与输出，通道 2 数据 3 蓝输出	
99	OSDHCS1 P3_6 DBO2_4	图文半对比 1 输入与输出，端口 3 位 6 输入与输出，通道 2 数据 4 蓝输出	
100	OSDHCS0 P3_7 DBO2_5	图文半对比 0 输入与输出，端口 3 位 7 输入与输出，通道 2 数据 5 蓝输出	
101	OSDB3 P3_5 DBO2_6	图文蓝 3 输入与输出，端口 3 位 5 输入与输出，通道 2 数据 6 蓝输出	
102	OSDB2 P3_4 DBO2_7	图文蓝 2 输入与输出，端口 3 位 4 输入与输出，通道 2 数据 7 蓝输出	
103	OSDB1 DGO2_0	图文蓝 1 输入与输出，通道 2 数据 0 绿输出	
104	OSDB1 DGO2_1	图文蓝 0 输入与输出，通道 2 数据 1 绿输出	
105	OSDG3 P3_3 DGO2_2	图文绿 3 输入与输出，端口 3 位 3 输入与输出，通道 2 数据 2 绿输出	
106	OSDG2 P3_2 DGO2_3	图文绿 2 输入与输出，端口 3 位 2 输入与输出，通道 2 数据 3 绿输出	
107	OSDG1 DGO2_4	图文绿 1 输入与输出，通道 2 数据 4 绿输出	
108	OSDG0 DGO2_5	图文绿 0 输入与输出，通道 2 数据 5 绿输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
109	OSDR3 P3_1 DGO2_6	图文红 3 输入与输出，端口 3 位 1 输入与输出，通道 2 数据 6 绿输出	VCT77VWP 平板显示器和双扫描电视视频控制器、图文和音频处理器，采用 PLQFP208-1 封装，应用在 TCL MC77 机心液晶电视上
110	OSDR2 P3_0 DGO2_7	图文红 2 输入与输出，端口 3 位 0 输入与输出，通道 2 数据 7 绿输出	
111	OSDR1 DRO2_0	图文红 1 输入与输出，通道 2 数据 0 红输出	
112	OSDR0 DRO2_1	图文红 0 输入与输出，通道 2 数据 1 红输出	
113	GND3.3IO1	数字输入输出端口 1 数字地	
114	VSUP3.3IO1	3.3V 数字输入与输出端口 1 数字供电	
115	PCS5 P2_7	显示屏控制选择 5 输出，端口 2 位 7 输入与输出	
116	PCS4 P2_6	显示屏控制选择 4 输出，端口 2 位 6 输入与输出	
117	PCS3 P2_1	显示屏控制选择 3 输出，端口 2 位 1 输入与输出	
118	PCS2 P2_0	显示屏控制选择 2 输出，端口 2 位 0 输入与输出	
119	PCS1 P2_3	显示屏控制选择 1 输出，端口 2 位 3 输入与输出	
120	PCS0 P2_2	显示屏控制选择 0 输出，端口 2 位 2 输入与输出	
121	PCLK2	显示屏控制时钟 2 输出	
122	PCLK1	显示屏控制时钟 1 输出	
123	GND1.8DIG	数字核地	
124	VSUP1.8DIG	1.8V 数字核供电	
125	DBO1_0 DRO2_2 LVDSA_4P	通道 1 数据 0 蓝输出，通道 2 数据 2 红输出，LVDS 通道 1 位 4 正数据输出	
126	DBO1_1 DRO2_3 LVDSA_4N	通道 1 数据 1 蓝输出，通道 2 数据 3 红输出，LVDS 通道 1 位 4 负数据输出	
127	DBO1_2 DRO2_4 VSUP3.3LVDS	通道 1 数据 2 蓝输出，通道 2 数据 4 红输出，3.3VLVDS 端口数字供电	
128	DBO1_3 DRO2_5 LVDSA_3P	通道 1 数据 3 蓝输出，通道 2 数据 5 红输出，LVDS 通道 1 位 3 正数据输出	
129	DBO1_4 DRO2_6 LVDSA_3N	通道 1 数据 4 蓝输出，通道 2 数据 6 红输出，LVDS 通道 1 位 3 负数据输出	
130	DBO1_5 DRO2_7 GND3.3LVDS	通道 1 数据 5 蓝输出，通道 2 数据 7 红输出，3.3VLVDS 端口数字地	
131	DBO1_6 DBO1_0 LVDSA_CLKP	通道 1 数据 6 蓝输出，通道 1 数据 0 蓝输出，LVDS 通道 1 正时钟输出	
132	DBO1_7 DBO1_1 LVDSA_CLKN	通道 1 数据 7 蓝输出，通道 1 数据 1 蓝输出，LVDS 通道 1 负时钟输出	
133	VSUP3.3IO2 VSUP3.3LVDS	3.3V 数字输出端口供电	
134	GND3.3IO2 LVDSA_2P	输出端口地，LVDS 通道 1 位 2 正输出	
135	DBO1_8 DBO1_2 LVDSA_2N	通道 1 数据 8 蓝输出，通道 1 数据 2 蓝输出，LVDS 通道 1 位 2 负输出	
136	DBO1_9 DBO1_3 GND3.3LVDS	通道 1 数据 9 蓝输出，通道 1 数据 3 蓝输出，LVDS 地	
137	DGO1_0 DBO1_4 LVDSA_1P	通道 1 数据 0 绿输出，通道 1 数据 4 蓝输出，LVDS 通道 1 位 1 正输出	
138	DGO1_1 DBO1_5 LVDSA_1N	通道 1 数据 1 绿输出，通道 1 数据 5 蓝输出，LVDS 通道 1 位 1 负输出	
139	DGO1_2 DBO1_6 VSUP3.3LVDS	通道 1 数据 2 绿输出，通道 1 数据 6 蓝输出，3.3VLVDS 数字供电	
140	DGO1_3 DBO1_7 LVDSA_0P	通道 1 数据 3 绿输出，通道 1 数据 7 蓝输出，LVDS 通道 1 位 0 正输出	
141	DGO1_4 DGO1_0 LVDSA_0N	通道 1 数据 4 绿输出，通道 1 数据 0 绿输出，LVDS 通道 1 位 0 负输出	
142	DGO1_5 DGO1_1 VSUP1.8LVDS	通道 1 数据 5 绿输出，通道 1 数据 1 绿输出，1.8VLVDS 供电	
143	DGO1_6 DGO1_2 REXT	通道 1 数据 6 绿输出，通道 1 数据 2 绿输出，LVDS 外部电阻	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
144	DGO1_7 DGO1_3 GND1.8LVDS	通道 1 数据 7 绿输出，通道 1 数据 3 绿输出，1.8VLVDS 地	VCT77VWP 平板显示器和双扫描电视视频控制器、图文和音频处理器，采用 PLQFP208-1 封装，应用在 TCL MC77 机心液晶电视上
145	DGO1_8 DGO1_4 LVDSB_3P	通道 1 数据 8 绿输出，通道 1 数据 4 绿输出，LVDS 通道 1 位 3 正输出	
146	DGO1_9 DGO1_5 LVDSB_3N	通道 1 数据 9 绿输出，通道 1 数据 5 绿输出，LVDS 通道 1 位 3 负输出	
147	DRO1_0 DGO1_6 GND3.3LVDS	通道 1 数据 0 红输出，通道 1 数据 6 绿输出，3.3VLVDS 地	
148	DRO1_1 DGO1_7 LVDSBCLKP	通道 1 数据 1 红输出，通道 1 数据 7 绿输出，双 LVDS 通道 2 正时钟输出	
149	GND3.3IO2 LVDSBCLKN	数字输出端口地，双 LVDS 通道 2 负时钟输出	
150	VSUP3.3IO2 VSUP3.3LVDS	3.3V 输出端口供电，3.3VLVDS 供电	
151	DRO1_2 DRO1_0 LVDSB_2P	通道 1 数据 2 红输出，通道 1 数据 0 红输出，双 LVDS 通道 2 位 2 正输出	
152	DRO1_3 DRO1_1 LVDSB_2N	通道 1 数据 3 红输出，通道 1 数据 1 红输出，双 LVDS 通道 2 位 2 负输出	
153	DRO1_4 DRO1_2 GND3.3LVDS	通道 1 数据 4 红输出，通道 1 数据 2 红输出，3.3VLVDS 地	
154	DRO1_5 DRO1_3 LVDSB_1P	通道 1 数据 5 红输出，通道 1 数据 3 红输出，双 LVDS 通道 2 位 1 正输出	
155	DRO1_6 DRO1_4 LVDSB_1N	通道 1 数据 6 红输出，通道 1 数据 4 红输出，双 LVDS 通道 2 位 1 负输出	
156	DRO1_7 DRO1_5 VSUP3.3LVDS	通道 1 数据 7 红输出，通道 1 数据 5 红输出，3.3VLVDS 供电	
157	DRO1_8 DRO1_6 LVDSB_0P	通道 1 数据 8 红输出，通道 1 数据 6 红输出，双 LVDS 通道 2 位 0 正输出	
158	DRO1_9 DRO1_7 LVDSB_0N	通道 1 数据 9 红输出，通道 1 数据 7 红输出，双 LVDS 通道 2 位 0 负输出	
159	P1_7 TDO	端口 1 位 7 输入输出，JTAG 界面数据输出	
160	P1_6 TCLK	端口 1 位 6 输入输出，JTAG 界面时钟输出	
161	P1_5	端口 1 位 5 输入输出	
162	P1_4	端口 1 位 4 输入输出	
163	GND3.3DAC	DAC 地	
164	VSUP3.3DAC	3.3VDAC 供电	
165	P1_3 ROUT PWM3	端口 1 位 3 输入输出，模拟红输出，PWM 位 3 输出	
166	P1_2 GOUT PWM2	端口 1 位 2 输入输出，模拟绿输出，PWM 位 2 输出	
167	P1_1 BOUT PWM1	端口 1 位 1 输入输出，模拟蓝输出，PWM 位 1 输出	
168	P1_0 SVMOUT REV	端口 1 位 0 输入输出，扫描速率调制输出，REV 输出	
169	VSUP1.8FE	1.8V 模拟视频前端供电	
170	VSUP3.3FE	3.3V 模拟视频前端供电	
171	VIN22 DHS	模拟视频 22 行同步输入，数字视频行同步输入	
172	VIN21	模拟视频 21 蓝高清输入	
173	VIN20	模拟视频 20 红高清输入	
174	VIN19	模拟视频 19 绿高清输入	
175	VIN18	模拟视频 18 快速消隐 2 输入	
176	VIN17	模拟视频 17 蓝高清输入	
177	VIN16	模拟视频 16 红高清输入	
178	VIN15	模拟视频 15 绿高清输入	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
179	VIN13	模拟视频 13 蓝高清输入	VCT77VWP 平板显示器和双扫描电视视频控制器、图文和音频处理器，采用 PLQFP208-1 封装，应用在TCL MC77机心液晶电视上
180	VIN12	模拟视频 12 红高清输入	
181	VIN11	模拟视频 11 绿高清输入	
182	VIN9	模拟视频 9 亮度或蓝标清输入	
183	VIN8	模拟视频 8 色度或快速消隐 1 输入	
184	VIN7	模拟视频 7 亮度或绿标清输入	
185	VSUP1.8FE	1.8V 模拟视频前端供电	
186	GNDA	模拟地	
187	VIN6	模拟视频 6 色度或红标清输入	
188	VIN5	模拟视频 5Y/CVBS 输入	
189	VIN3	模拟视频 3CVBS 输入	
190	VIN2	模拟视频 2 CVBS 输入	
191	VIN1	模拟视频 1 CVBS 输入	
192	VSUP3.3VO	3.3V 模拟视频输出供电	
193	VOUT3	模拟视频 3 输出	
194	VOUT2	模拟视频 2 输出	
195	VOUT1	模拟视频 1 输出	
196	GND3.3IO3	数字输入输出端口地	
197	VSUP3.3IO3	3.3V 输入输出端口供电	
198	656I0 P3_0	数字 656 位 0 输入，端口 3 位 0 输入输出	
199	656I1 P3_1	数字 656 位 1 输入，端口 3 位 1 输入输出	
200	656I2 P3_2	数字 656 位 2 输入，端口 3 位 2 输入输出	
201	656I3 P3_3	数字 656 位 3 输入，端口 3 位 3 输入输出	
202	656I4 P3_4	数字 656 位 4 输入，端口 3 位 4 输入输出	
203	656I5 P3_5	数字 656 位 5 输入，端口 3 位 5 输入输出	
204	656I6 P3_6	数字 656 位 6 输入，端口 3 位 6 输入输出	
205	656I7 P3_7	数字 656 位 7 输入，端口 3 位 7 输入输出	
206	656CLKI	数字 656 时钟输入	
207	656CLKO	数字 656 时钟输出	
208	656O7 P4_7 TCLKFW	数字 656 位 7 输出，端口 4 位 7 输入输出，JTAG 界面时钟输入	

（786）VIPer22A

引脚号	引脚符号	引 脚 功 能	备　注
1	SOURCE	功率 MOSFET 源极	该集成电路为低功率离线开关电源，采用 SO-8 脚封装，应用在 TCL LCD32K73（MS18 机心）液晶电视上。内部结构见附图 2-630
2	SOURCE	功率 MOSFET 源极	
3	FB	反馈输入	
4	VDD	电源	
5	DRAIN	功率 MOSFET 漏极	
6	DRAIN	功率 MOSFET 漏极	
7	DRAIN	功率 MOSFET 漏极	
8	DRAIN	功率 MOSFET 漏极	

（787）VPC3230D

引脚号	引脚符号	引 脚 功 能	备　注
1	B1/CB1 IN	模拟 B1/Cb1 输入	该集成电路为视频信号处理芯片，采用 80 脚 PQFP 封装，应用在海尔 L29V6-A8K、海信 TLM3737 液晶电视上
2	G1/Y1 IN	模拟 G1/Y1 输入	
3	R1/CR1 IN	模拟 R1/Cr1 输入	
4	B2/CB2IN	模拟 B2/Cb2 输入	
5	G2/Y2IN	模拟 G2/Y2 输入	
6	R2/CR2IN	模拟 R2/Cr2 输入	
7	ASGF	模拟保护地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
8	FFRSTWIN（NC）	数据输入复位读输入（空脚）	
9	VSUPCAP	数字退耦电路电压	
10	VSUPD	数字电路电压	
11	GND	地	
12	GNDCAP	退耦电路地	
13	SCL	I^2C 总线时钟端子	
14	SDA	I^2C 总线数据端子	
15	RESQ	复位（低电平有效）	
16	TEST	测试端子	
17	VGAV	VGA 场同步信号电压	
18	YCOEQ	Y/C 使能信号输入（低电平有效）	
19	FFIE	输出使能信号	
20	FFWE	数据读使能信号	
21	FFRSTW	读/写复位	
22	FFRE	读使能信号	
23	FFOE	输出有效信号	
24	CLK20	主时钟输出（20 . 25MHz）	
25	GND PA	缓冲电路退耦地	
26	VSUPPA	缓冲电路电压	
27	LLC2	双倍时钟	
28	LLC1	时钟信号	
29	VSUPLLC	时钟电路电源	
30	GNDLLC	时钟电路地	
31	Y7	亮度数据端子 7	
32	Y6	亮度数据端子 6	该集成电路为视频信号处理芯片，采用 80 脚 PQFP 封装，应用在海尔 L29V6-A8K、海信 TLM3737 液晶电视上
33	Y5	亮度数据端子 5	
34	Y4	亮度数据端子 4	
35	GNDY	亮度电路地	
36	VSUPY	亮度电路电源	
37	Y3	亮度数据端子 3	
38	Y2	亮度数据端子 2	
39	Y1	亮度数据端子 1	
40	Y0	亮度数据端子 0	
41	C7	色度信号输出 7	
42	C6	色度信号输出 6	
43	C5	色度信号输出 5	
44	C4	色度信号输出 4	
45	VSUPC	色度电路电源	
46	GNDC	色度电路接地	
47	C3	色度信号输出 3	
48	C2	色度信号输出 2	
49	C1	色度信号输出 1	
50	C0	色度信号输出 0	
51	GNDSY	同步缓冲电路地	
52	VSUPSY	同步缓冲电路电源	
53	INTLC	隔行信号输入	
54	AVO	激活的视频音频输出	
55	FSY/HC/HSYA	形成外视频输入钳位脉冲	
56	MSY/HS	主同步/行脉冲	
57	VS	场同步脉冲输出	
58	FPDAT	前端/后端数据（未用）	
59	VSTBY	待机控制电路电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
60	CLK5	CCU 5MHz 时钟输出端	该集成电路为视频信号处理芯片，采用 80 脚 PQFP 封装，应用在海尔 L29V6-A8K、海信 TLM3737 液晶电视上
61	NC	未用	
62	XTAL1	接时钟晶体	
63	XTAL2	接时钟晶体	
64	ASGF	模拟电路地	
65	GNDF	前置电路地	
66	VRT	基准电压	
67	I2CSEL	总线地址选择信号	
68	ISGND	地	
69	VSUPF	模拟电路电源	
70	VOUT	模拟视频输出	
71	CIN	色度信号	
72	VIN1	视频信号输入 1	
73	VIN2	视频信号输入 2	
74	VIN3	视频信号输入 3	
75	VIN4	视频信号输入 4	
76	VSUPAI	模拟信号输入端	
77	GNDAI	模拟信号输入端地	
78	VREF	基准电压输入端	
79	FBIIN	快速消隐信号输入	
80	AISGND	地	

（788）VSP9427BC3T

引脚号	引脚符号	引 脚 功 能	备　注
1	VDDDACY	电源	该集成电路为视频解码及格式变换电路，应用电路见附图 2-631（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	AYOUT	亮度输出	
3	VSSDACY	地	
4	VSSD2	地	
5	VDDD2	电源	
6	DGOUT8	数字信号输出（绿基色）	
7	DGOUT7	数字信号输出（绿基色）	
8	DGOUT6	数字信号输出（绿基色）	
9	DGOUT5	数字信号输出（绿基色）	
10	SDA	I^2C 总线数据	
11	VDDP4	电源	
12	VSSP4	地	
13	TMS	测试模式选择	
14	656VIO/BLANK	独立 V 输入（为 656 /消隐输出）	
15	656CLK	数字输入与输出时钟	
16	656IO7	数字输入与输出	
17	RESERVED	保留	
18	TDO	测试数据输出	
19	VSSP2	地	
20	VDDP2	电源	
21	DGOUT4	数字信号输出（绿基色）	
22	DGOUT3	数字信号输出（绿基色）	
23	DGOUT2	数字信号输出（绿基色）	
24	DGOUT1	数字信号输出（绿基色）	
25	DGOUT0	数字信号输出（绿基色）	
26	VSSP2	地	
27	VDDP2	电源	
28	SCL	I^2C 总线时钟	
29	VIN/INTR	场脉冲信号（为 RGB 输入）/中断信号	
30	656IO6	数字输入与输出	
31	656IO5	数字输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
32	HOUT	行输出	
33	H50/IRQ	行输出/中断请求	
34	TD1/ADR	测试数据/I^2C 地址	
35	V50/BLANK	场输出/消隐信号	
36	VSSPDB1	地	
37	656IO4	数字输入与输出	
38	656IO3	数字输入与输出	
39	VOUT	场输出	
40	RESET	复位信号	
41	VDDP3	电源	
42	VSSP3	地	
43	DROUT8	数字信号输出（红基色）	
44	DROUT7	数字信号输出（红基色）	
45	DROUT6	数字信号输出（红基色）	
46	DROUT5	数字信号输出（红基色）	
47	DROUT4	数字信号输出（红基色）	
48	DROUT3	数字信号输出（红基色）	
49	VDDP3	电源	
50	VSSP3	地	
51	CLKOUT	时钟输出（27MHz）	
52	DROUT2	数字信号输出（红基色）	
53	DROUT1	数字信号输出（红基色）	
54	DROUT0	数字信号输出（红基色）	
55	VDDP5	电源	
56	VSSP5	地	
57	RESERVED	保留	该集成电路为视频解码及格式变换电路，应用电路见附图 2-631（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
58	VDDD3	电源	
59	VSSD3	地	
60	656IO2	数字输入与输出	
61	656IO1	数字输入与输出	
62	656IO0	数字输入与输出	
63	VSSD4	地	
64	VDDD4	电源	
65	VDDAFBL	电源	
66	VSSAFBL	地	
67	FBL1	快速消隐输入	
68	FBL2	快速消隐输入	
69	NC	空脚	
70	RIN1	红基色信号输入	
71	NC	空脚	
72	GIN1	绿基色信号输入	
73	BIN1	蓝基色信号输入	
74	VDDARGB	电源	
75	VSSARGB	地	
76	VDD33RGB	电源	
77	VSS33RGB	地	
78	RIN2	红基色信号输入	
79	NC	空脚	
80	GIN2	绿基色信号输入	
81	NC	空脚	
82	BIN2	蓝基色信号输入	
83	RESERVED	保留	
84	RESERVED	保留	
85	RESERVED	保留	
86	VDDPDR	电源	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
87	VDDP6	电源	
88	VSSP6	地	
89	VSSD5	地	
90	VDDD5	电源	
91	SISCEN	单扫描输出	
92	VDDAC1	电源	
93	VSSAC1	地	
94	CVBS8	CVBS 输入	
95	CVBS9	CVBS 输入	
96	CVBS1	CVBS 输入	
97	CVBS2	CVBS 输入	
98	CVBS3	CVBS 输入	
99	NC	空脚	
100	CVBS4	CVBS 输入	
101	NC	空脚	
102	CVBS5	CVBS 输入	
103	NC	空脚	
104	CVBS6	CVBS 输入	
105	NC	空脚	
106	CVBS7	CVBS 输入	
107	VDD33C	电源	
108	VSS33C	地	
109	CVBS03	CVBS 输入	
110	CVBS02	CVBS 输入	
111	CVBS01	CVBS 输入	
112	VDDAC2	电源	
113	VSSAC2	地	
114	DBOUT8	数字信号输出（蓝基色）	该集成电路为视频解码及格式变换电路，应用电路见附图 2-631（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
115	DBOUT7	数字信号输出（蓝基色）	
116	DBOUT6	数字信号输出（蓝基色）	
117	VDDD1	电源	
118	VSSD1	地	
119	VDDAPLL	电源	
120	VSSP7	地	
121	VDDP7	电源	
122	XOUT	晶振输出	
123	XIN	晶振输入	
124	DBOUT5	数字信号输出（蓝基色）	
125	DBOUT4	数字信号输出（蓝基色）	
126	DBOUT3	数字信号输出（蓝基色）	
127	DBOUT2	数字信号输出（蓝基色）	
128	DBOUT1	数字信号输出（蓝基色）	
129	TCLK	测试时钟	
130	VDDP1	电源	
131	VSSP1	地	
132	DBOUT0	数字信号输出（蓝基色）	
133	RESERVED	保留	
134	VSSP8	地	
135	VDDP8	电源	
136	RESERVED	保留	
137	RESERVED	保留	
138	656HIO/CLKF20	独立 H 输入（为 656）/20.25 时钟输出	
139	VDDDACV	电源	
140	AVOUT	V 输出	
141	VSSDACV	地	
142	VDDDACU	电源	
143	AUOUT	U 输出	
144	VSSDACU	地	

（789）W25X128FIG

引脚号	引脚符号	引 脚 功 能	备 注
1	$\overline{\text{HOLD}}$	保持	该集成电路为串行闪存，应用电路见附图 2-632（以应用在康佳 LED55TS98N 液晶电视上为例）
2	VCC	电源	
3	NC1	空脚	
4	NC2	空脚	
5	NC3	空脚	
6	NC4	空脚	
7	SO16-$\overline{\text{CS}}$	芯片使能	
8	DO	数据输出	
9	$\overline{\text{WP}}$ /VPP	写保护/编程电压	
10	VSS	地	
11	NC5	空脚	
12	NC6	空脚	
13	NC7	空脚	
14	NC8	空脚	
15	DI	数据输入	
16	CLK	时钟信号	

（790）W25X64FIG

引脚号		引脚符号	引 脚 功 能	备 注
PDIP	SOIC			
1	7	$\overline{\text{HOLD}}$	保持	该集成电路为 FLASH 闪存芯片，应用电路见附图 2-633（以应用在康佳 LC55TS86N 液晶电视上为例，图中 17~24 脚为采用 SOIC8 封装的核心块，通常采用集成方式应用）
2	8	VCC	电源	
3		NC1	空脚	
4		NC2		
5		NC3		
6		NC4	空脚	
7	1	SO16-$\overline{\text{CS}}$	芯片选择	
8	2	DO	数据输出	
9	3	$\overline{\text{WP}}$ /VPP	写保护	
10	4	VSS	地	
11		NC5	空脚	
12		NC6	空脚	
13		NC7	空脚	
14		NC8	空脚	
15	5	DI	数据输出	
16	6	CLK	时钟信号	

（791）W39L040AP

引脚号	引脚符号	引 脚 功 能	备 注
1	A18	地址信号输入	该集成电路为存储器，应用在康佳 LC40BT20 液晶电视上
2	A16	地址信号输入	
3	A15	地址信号输入	
4	A12	地址信号输入	
5	A7	地址信号输入	
6	A6	地址信号输入	
7	A5	地址信号输入	
8	A4	地址信号输入	
9	A3	地址信号输入	
10	A2	地址信号输入	
11	A1	地址信号输入	
12	A0	地址信号输入	
13	DQ0	数据输入与输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
14	DQ1	数据输入与输出	该集成电路为存储器，应用在康佳LC40BT20 液晶电视上
15	DQ2	数据输入与输出	
16	VSS	地	
17	DQ3	数据输入与输出	
18	DQ4	数据输入与输出	
19	DQ5	数据输入与输出	
20	DQ6	数据输入与输出	
21	DQ7	数据输入与输出	
22	CE	片选使能	
23	A10	地址信号输入	
24	OE	输出使能	
25	A11	地址信号输入	
26	A9	地址信号输入	
27	A8	地址信号输入	
28	A13	地址信号输入	
29	A14	地址信号输入	
30	A17	地址信号输入	
31	WE	写使能	
32	VDD	电源	

（792）W78E516B

引脚号	引脚符号	引 脚 功 能	备　　注
1	P4.2/INT3	双向输入与输出端/外部中断（E^2PROM 的写保护控制）	1. 封装：采用 PLCC44 脚封装 2. 用途：它是具有带 ISP 功能的FLASH EPROM 的低功耗 8 位微控制器，是专为液晶电视开发的微处理器 3. 引脚功能一栏括号中在实际应用以创维 8TT6 机心液晶电视上为例
2	P1.0/T2	输入与输出端/定时器信号（总线时钟）	
3	P1.1/T2EX	输入与输出端/定时器信号（总线数据）	
4	P1.2	输入与输出端（悬空）	
5	P1.3	输入与输出端（TVP5147 复位控制）	
6	P1.4	输入与输出端（控制 U9（PI5V330）通道选择）	
7	P1.5	输入与输出端（背光亮度控制）	
8	P1.6	输入与输出端（输入与输出口）	
9	P1.7	输入与输出端（屏供电的控制）	
10	RST	复位（CPU 主复位）	
11	P3.0/RXD	输入与输出端/数据接收端（调试口，调试 IC 内部的寄存器用）	
12	P4.3/$\overline{\text{INT2}}$	输入与输出端/中断信号（输入与输出口）	
13	P3.1/TXD	输入与输出端/数据发送端（调试口，调试 IC 内部的寄存器用）	
14	P3.2/$\overline{\text{INT0}}$	输入与输出端/中断信号（输入与输出口）	
15	P3.3/$\overline{\text{INT1}}$	输入与输出端/中断信号（遥控中断控制脚）	
16	P3.4/T0	输入与输出端/定时器信号（输入与输出口）	
17	P3.5/T1	输入与输出端/定时器信号（输入与输出口）	
18	P3.6/WR	输入与输出端/写信号（输入与输出口）	
19	P3.7/RD	输入与输出端/读信号（输入与输出口）	
20	XTAL2	晶体振荡器输出（晶振）	
21	XTAL1	晶体振荡器输入（晶振）	
22	VSS	地（地）	
23	P4.0	输入与输出端（悬空）	
24	P2.0/A8	输入与输出端/地址信号（TUS66 或 MST9151 复位控制）	
25	P2.1/A9	输入与输出端/地址信号（输入与输出口）	
26	P2.2/A10	输入与输出端/地址信号（背光灯 ON/OFF 控制）	

（续）

引脚号	引脚符号	引 脚 功 能	备 注
27	P2.3/A11	输入与输出端/地址信号（TSU66 或 MST9151 片选）	1. 封装：采用 PLCC44 脚封装 2. 用途：它是具有带 ISP 功能的 FLASH EPROM 的低功耗 8 位微控制器，是专为液晶电视开发的微处理器 3. 引脚功能一栏括号中在实际应用以创维 8TT6 机心液晶电视上为例
28	P2.4/A12	输入与输出端/地址信号（与 TSU66 或 MST9151 的 I^2C 通信）	
29	P2.5/A13	输入与输出端/地址信号（与 TSU66 或 MST9151 的 I^2C 通信）	
30	P2.6/A14	输入与输出端/地址信号（I/O 口，控制 USB 小板上电压）	
31	P2.7/A15	输入与输出端/地址信号（电源 STANDBY 5V 的 ON/OFF 控制脚）	
32	$\overline{\text{PSEN}}$	程序存储使能（悬空）	
33	ALE	地址锁存使能（悬空）	
34	P4.1	输入与输出端（待机指示灯控制）	
35	$\overline{\text{EA}}$	外部访问使能（置高，读内部存储器）	
36	P0.7/AD7	输入与输出端/ADC 模拟信号（键控控制端）	
37	P0.6/AD6	输入与输出端/ADC 模拟信号（键控控制端）	
38	P0.5/AD5	输入与输出端/ADC 模拟信号（键控控制端）	
39	P0.4/AD4	输入与输出端/ADC 模拟信号（键控控制端）	
40	P0.3/AD3	输入与输出端/ADC 模拟信号（键控控制端）	
41	P0.2/AD2	输入与输出端/ADC 模拟信号（键控控制端）	
42	P0.1/AD1	输入与输出端/ADC 模拟信号（键控控制端）	
43	P0.0/AD0	输入与输出端/ADC 模拟信号（键控控制端）	
44	VDD	电源（电源）	

（793）W79E632

引脚号	引脚符号	引 脚 功 能	备 注
1	P4.2	端口 4 的 4 位双向 I/O 端	W79E632 是 Winbond 生产的一款采用最新处理技术的 8 位微控制器，它完全兼容单片机 8051 系列，但是相对 8051，它的处理速度更快，功能更强；有代表性的是，对比指令的执行速度，相比传统的 8051，它的速度要快上 1.5～3 倍。采用 PLCC-44 封装，应用在康佳 LC26AS28、 LC37AS28、LC40AS28 、 LC42AS28 、LC26AS12 、 LC32AS12 、LC37AS12 及创维 8TT6 机心等液晶电视上。应用电路见附图 2-634（以应用在康佳 L42AS28 液晶电视上为例）
2	P1.0	端口 1 的双向 I/O 端	
3	P1.1	端口 1 的双向 I/O 端	
4	P1.2	端口 1 的双向 I/O 端	
5	P1.3	端口 1 的双向 I/O 端	
6	P1.4	端口 1 的双向 I/O 端	
7	P1.5	端口 1 的双向 I/O 端	
8	P1.6	端口 1 的双向 I/O 端	
9	P1.7	端口 1 的双向 I/O 端	
10	RESET	复位信号	
11	P3.0/RXD	端口 3 的双向 I/O 端/接收信号	
12	P4.3	端口 4 的 4 位双向 I/O 端	
13	P3.1/TXD	端口 3 的双向 I/O 端/发送信号	
14	$\overline{\text{INT0}}$/P3.2	外部中断/端口 3 的双向 I/O 端	
15	$\overline{\text{INT1}}$/P3.3	外部中断/端口 3 的双向 I/O 端	
16	T0/P3.4	定时 0 外部输入/端口 3 的双向 I/O 端	
17	T1/P3.5	定时 1 外部输入/端口 3 的双向 I/O 端	
18	P3.6/$\overline{\text{WR}}$	端口 3 的双向 I/O 端/外部数据存储器写选通	
19	P3.7/$\overline{\text{RD}}$	端口 3 的双向 I/O 端/外部数据存储器读选通	
20	XTAL2	晶振输出	
21	XTAL1	晶振输入	
22	VSS	地	
23	P4.0	端口 4 的 4 位双向 I/O 端	
24	P2.0	端口 2 的双向 I/O 端	
25	P2.1	端口 2 的双向 I/O 端	
26	P2.2	端口 2 的双向 I/O 端	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
27	P2.3	端口 2 的双向 I/O 端	W79E632 是 Winbond 生产的一款采用最新处理技术的 8 位微控制器，它完全兼容单片机 8051 系列，但是相对 8051，它的处理速度更快，功能更强；有代表性的是，对比指令的执行速度，相比传统的 8051，它的速度要快上 1.5～3 倍。采用 PLCC-44 封装，应用在康佳 LC26AS28、 LC37AS28、LC40AS28 、 LC42AS28 、LC26AS12 、 LC32AS12 、LC37AS12 及创维 8TT6 机心等液晶电视上。应用电路见附图 2-634（以应用在康佳 L42AS28 液晶电视上为例）
28	P2.4	端口 2 的双向 I/O 端	
29	P2.5	端口 2 的双向 I/O 端	
30	P2.6	端口 2 的双向 I/O 端	
31	P2.7	端口 2 的双向 I/O 端	
32	$\overline{\text{PSEN}}$	程序存储使能	
33	ALE	地址锁存使能	
34	P4.1	端口 4 的 4 位双向 I/O 端	
35	$\overline{\text{EA}}$ /VP	外部访问使能/编程电压	
36	P0.7	端口 0 的双向 I/O 端	
37	P0.6	端口 0 的双向 I/O 端	
38	P0.5	端口 0 的双向 I/O 端	
39	P0.4	端口 0 的双向 I/O 端	
40	P0.3	端口 0 的双向 I/O 端	
41	P0.2	端口 0 的双向 I/O 端	
42	P0.1	端口 0 的双向 I/O 端	
43	P0.0	端口 0 的双向 I/O 端	
44	VCC	电源	

（794）W9425G6

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD	电源	W9425G6 为 Winbond 公司生产的容量为 256Mbit 的 DDR SDRAM（Double Data Rate SDRAM 的缩写，双倍速率同步动态随机存储器），采用 66 脚 TSOP 封装，应用在创维 8M40 机心与 TCL L32P60BD（MS81L 机心）液晶电视上
2	DQ0	数据输入与输出	
3	VDDQ	电源	
4	DQ1	数据输入与输出	
5	DQ2	数据输入与输出	
6	VSSQ	地	
7	DQ3	数据输入与输出	
8	DQ4	数据输入与输出	
9	VDDQ	电源	
10	DQ5	数据输入与输出	
11	DQ6	数据输入与输出	
12	VSSQ	地	
13	DQ7	数据输入与输出	
14	NC	空脚	
15	VDDQ	电源	
16	LDQS	数据选通（低字节）	
17	NC	空脚	
18	VDD	电源	
19	NC	空脚	
20	LDM	写掩膜（低字节）	
21	WE	写使能	
22	CAS	列地址	
23	RAS	行地址	
24	CS	芯片选择	
25	NC	空脚	
26	BA0	组选择	
27	BA1	组选择	
28	A10	地址信号	
29	A0	地址信号	
30	A1	地址信号	
31	A2	地址信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
32	A3	地址信号	W9425G6 为 Winbond 公司生产的容量为 256Mbit 的 DDR SDRAM（Double Data Rate SDRAM 的缩写，双倍速率同步动态随机存储器），采用 66 脚 TSOP 封装，应用在创维 8M40 机心与 TCL L32P60BD（MS81L 机心）液晶电视上
33	VDD	电源	
34	VSS	地	
35	A4	地址信号	
36	A5	地址信号	
37	A6	地址信号	
38	A7	地址信号	
39	A8	地址信号	
40	A9	地址信号	
41	A11	地址信号	
42	A12	地址信号	
43	NC	空脚	
44	CKE	时钟使能	
45	CLK	差分时钟输入	
46	CLK	差分时钟输入	
47	UDM	写掩膜（高字节）	
48	VSS	地	
49	VREF	参考电压	
50	NC	空脚	
51	UDQS	数据选通（高字节）	
52	VSSQ	地	
53	NC	空脚	
54	DQ8	数据输入与输出	
55	VDDQ	电源	
56	DQ9	数据输入与输出	
57	DQ10	数据输入与输出	
58	VSSQ	地	
59	DQ11	数据输入与输出	
60	DQ12	数据输入与输出	
61	VDDQ	电源	
62	DQ13	数据输入与输出	
63	DQ14	数据输入与输出	
64	VDDQ	电源	
65	DQ15	数据输入与输出	
66	VSS	地	

（795）WM8727GED/RV

引脚号	引脚符号	引 脚 功 能	备　注
1	DATA	串行音频数据输入	该集成电路为 24 位 192kHz 立体声 DAC，采用 8 脚 SOIC 封装，除应用在数字电视上，还应用在机顶盒、DVD 播放机上。应用电路见附图 2-635（以应用在索尼 KDL-S40A12U 液晶电视上为例）
2	BCKI	位时钟输入	
3	LRCK	采样速率时钟输入	
4	MCK	系统时钟输入	
5	RO	右通道 DAC 输出	
6	VSS	地	
7	VDD	电源	
8	LO	左通道 DAC 输出	

（796）WM8738

引脚号	引脚符号	引 脚 功 能	备　　注
1	DVDD	电源	该集成电路为 24 位立体声 ADC，应用在创维 8G20 机心上（见附图 2-636）
2	SDAT0	ADC 数字数据输出	
3	BCLK	ADC 音频接口数据时钟	
4	FMT	音频接口格式选择	
5	CAP	参考退耦	
6	VREF	缓冲参考退耦	
7	RIN	右通道 ADC 输入	
8	LIN	左通道 ADC 输入	
9	AVDD	电源	
10	AGND	地	
11	NOHP	数字高通滤波器旁路	
12	LRCLK	数据左/右字时钟	
13	MCLK	主时钟输入	
14	DGND	地	

（797）WM8766

引脚号	引脚符号	引 脚 功 能	备　　注
1	MODE	控制方式选择	1. 封装：采用 28 脚 SSOP 封装 2. 用途：24 位，192kHz 6 通道 DAC 3. 应用领域：DVD 播放机、环绕声 AV 处理器和 Hi－Fi 系统、汽车音频、电视（如应用在 TCL 液晶电视中） 4. 关键参数：模拟电压为 2.7～5.5V、数字电压为 2.7～3.6V 5. 内部框图见附图 2-637
2	MCLK	主时钟	
3	BCLK	音频接口位时钟	
4	LRCLK	音频左/右字时钟	
5	DVDD	数字电源	
6	DGND	数字地	
7	DIN1	DAC 通道 1 数据输入	
8	DIN2	DAC 通道 2 数据输入	
9	DIN3	DAC 通道 3 数据输入	
10	DNC	空脚	
11	ML/I2S	串行接口锁存信号/输入音频数据格式	
12	MC/IWL	串行控制接口时钟/音频数据输入字长	
13	MD/DM	串行接口数据/去加重选择	
14	MUTE	DAC 零标记输出/DAC 静音输入	
15	TESTREF	测试参考	
16	VREFN	DAC 负电源	
17	VREFP	DAC 正参考电源	
18	VMID	中间轨分压器退耦	
19	NC	空脚	
20	NC	空脚	
21	VOUT1L	DAC 通道 1 输出（左）	
22	VOUT1R	DAC 通道 1 输出（右）	
23	VOUT2L	DAC 通道 1 输出（左）	
24	VOUT2R	DAC 通道 1 输出（右）	
25	VOUT3L	DAC 通道 1 输出（左）	
26	VOUT3R	DAC 通道 1 输出（右）	
27	AGND	模拟地	
28	AVDD	模拟电源	

（798）WM8776

引脚号	引脚符号	引 脚 功 能	备　注
1	AIN2L	左通道模拟输入	
2	AIN1R	右通道模拟输入	
3	AIN1L	左通道模拟输入	
4	DACBCLK	DAC 音频接口位时钟	
5	DACMCLK	DAC 主时钟	
6	DIN	DAC 数据输入	
7	DACLRC	DAC 左/右字时钟	
8	ZFLAGR	DAC 零标记输出（右）	
9	ZFLAGL	DAC 零标记输出（左）	
10	ADCBCLK	ADC 音频接口位时钟	
11	ADCMCLK	ADC 音频接口主时钟	
12	DOUT	ADC 数据输出	
13	ADCLRC	ADC 左/右字时钟	
14	DGND	数字地	
15	DVDD	数字电源	
16	MODE	控制接口模式选择	
17	CE	串行接口锁存信号	
18	DI	串行接口数据	
19	CL	串行接口时钟	
20	HPOUTL	耳机左声道输出	
21	HPGND	耳机负电源	1. 封装：采用 48 脚 TQFP 封装 2. 用途：WM8776 是一种高性能的立体声音频编码解码器，带有 5 个声道的输入选择器 3. 应用领域：应用在 TCL LCD2726－K 型液晶电视上 4. 关键参数：2.7～5.5V 模拟与 2.7～3.6V 数字电源
22	HPVDD	耳机正电源	
23	HPOUTR	耳机右通道输出	
24	NC	空脚	
25	NC	空脚	
26	VOUTL	DAC 左通道输出	
27	VOUTR	DAC 右通道输出	
28	VMIDDAC	DAC 中间轨分压器退耦	
29	DACREFN	DAC 负参考输入	
30	DACREFP	DAC 正参考输入	
31	AUXR	DAC 混合右通道输入	
32	AUXL	DAC 混合左通道输入	
33	VMIDADC	ADC 中间轨分压器退耦	
34	ADCREFGND	ADC 负电源与基板连接	
35	ADCREFP	ADC 正参考退耦	
36	AVDD	模拟电源	
37	AGND	模拟地	
38	AINVGR	右通道复用器模拟地	
39	AINOPR	右通道复用器输出	
40	AINVGL	左通道复用器模拟地	
41	AINOPL	左通道复用器输出	
42	AIN5R	右通道模拟输入	
43	AIN5L	左通道模拟输入	
44	AIN4R	右通道模拟输入	
45	AIN4L	左通道模拟输入	
46	AIN3R	右通道模拟输入	
47	AIN3L	左通道模拟输入	
48	AIN2R	右通道模拟输入	

（799）WM9710

引脚号	引脚符号	引 脚 功 能	备　注
1	DVDD1	数字电源	
2	XTLIN	时钟晶体连接/时钟输入	
3	XTLOUT	时钟晶体连接	
4	DGND1	数字地	
5	SDATAOUT	串行数据输入	
6	BITCLK	串行接口时钟	
7	DGND2	数字地	
8	SDATAIN	串行数据输出	
9	DVDD2	数字电源	
10	SYNC	串行接口同步脉冲	
11	RESETB	复位输入	
12	PCBEEP	PCBEEP 输入（调音台单声道输入）	
13	PHONE	手机接收输入（调音台单声道输入）	
14	DNC	空脚	
15	DNC	空脚	
16	DNC	空脚	
17	DNC	空脚	
18	CDL	CD（左）	1. 封装：采用 48 脚 TQFP 与 QFN 封装 2. 用途：WM9710 是一个高质量的立体声音频编解码器，集成耳机驱动器 3. 应用领域：个人数字助理、电视（如应用在 TCL LCD20V8NTR 液晶电视上）等 4. 关键参数：DVDD1/DVDD2 引脚电压为 2.7～5.5V、AVDD 引脚电压为 2.7～5.5V、工作温度范围为－25～+85℃ 5. 引脚排列及内部框图见附图 2-638
19	CDGND	共模参考 CD 输入	
20	CDR	CD（右）	
21	MIC1	扬声器输入 1	
22	MIC2	扬声器输入 2	
23	LINEINL	线输入（左）	
24	LINEINR	线输入（右）	
25	DNC	空脚	
26	DNC	空脚	
27	VREF	参考电压	
28	VREFOUT	扬声器偏置电压	
29	DNC	空脚	
30	DNC	空脚	
31	DNC	空脚	
32	CAP2	参考/输出	
33	CX3D1	3D 增强功能输出	
34	CX3D2	3D 增强功能输出	
35	LINEOUTL	线输出（左）	
36	LINEOUTR	线输出（右）	
37	MONOOUT	单声道输出	
38	AVDD	模拟电源	
39	HPOUTL	耳机输出（左）	
40	HPGND	耳机地	
41	HPOUTR	耳机输出（右）	
42	AGND	模拟地	
43	PWRUP/LRC	功率控制	
44	SPEN/I2S	SPDIF 硬件使能/I^2S 数据输出	
45	CID0	主/副编码译码器选择	
46	HSDET	耳机检测信号	
47	EAPD	外部放大中断	
48	SPDIF	S/PDIF 输出	

（800）WT61P8-RN440WT

引脚号	引脚符号	引 脚 功 能	备　注
1	VDD33V	电源	该集成电路为显示MCU，应用电路见附图2-639（以应用在LG 42LG6000液晶电视上为例）
2	GND	地	
3	OSCO	振荡器输出	
4	OSCI	振荡器输入	
5	GPIOB6/SSDA	通用输入与输出端B/串行数据线	
6	GPIOB5/SSCL	通用输入与输出端B/串行时钟线	
7	GPIOB4/P05	通用输入与输出端B/可编程输入与输出端	
8	GPIOB3/P04	通用输入与输出端B/可编程输入与输出端	
9	GPIOB2/IR	通用输入与输出端B/红外线信号	
10	GPIOB1/IRQ3/CEC	通用输入与输出端/中断请求/内核事件控制器	
11	GPIOB0/IRQ2	通用输入与输出端/中断请求	
12	GPIOC7/P17/IRQ	通用输入与输出端/可编程输入与输出端/中断请求	
13	GPIOC6/P16/IRQ	通用输入与输出端/可编程输入与输出端/中断请求	
14	GPIOC5/P15/TXD1	通用输入与输出端/可编程输入与输出端/发送信号	
15	GPIOC4/P14/RXD	通用输入与输出端/可编程输入与输出端/接收信号	
16	GPIOC3/AD3	通用输入与输出端/ADC输入	
17	GPIOC2/AD2	通用输入与输出端/ADC输入	
18	GPIOC1/AD1	通用输入与输出端/ADC输入	
19	GPIOC0/AD0	通用输入与输出端/ADC输入	
20	DSDA1	片上调试数据输入与输出	
21	DSCL1	片上调试时钟输入与输出	
22	GPIOA5/DSDA2	通用输入与输出端/片上调试数据输入与输出	
23	GPIOA4/DSCL2	通用输入与输出端/片上调试时钟输入与输出	
24	GPIOA3/PWM7/P03	通用输入与输出端/脉冲宽度调制/可编程输入与输出端	
25	GPIOA2/PWM6/P02	通用输入与输出端/脉冲宽度调制/可编程输入与输出端	
26	GPIOA1/PWM5/P01	通用输入与输出端/脉冲宽度调制/可编程输入与输出端	
27	GPIOA0/PWM4/P00	通用输入与输出端/脉冲宽度调制/可编程输入与输出端	
28	GPIOD7/RXD	通用输入与输出端/接收信号	
29	GPIOD6/TXD	通用输入与输出端/接收信号	
30	GPIOD5/P13/AD7	通用输入与输出端/可编程输入与输出端/ADC输入	
31	GPIOD4/P12/AD6	通用输入与输出端/可编程输入与输出端/ADC输入	
32	GPIOD3/P11/AD5	通用输入与输出端/可编程输入与输出端/ADC输入	
33	GPIOD2/P10/AD4	通用输入与输出端/可编程输入与输出端/ADC输入	
34	GPIOD1/HIN2	通用输入与输出端/行同步输入	
35	GPIOD0/HIN1	通用输入与输出端/行同步输入	
36	GPIOE7/VIN1	通用输入与输出端/场同步输入	
37	GPIOE6/VIN2	通用输入与输出端/场同步输入	
38	GPIOE5/P07	通用输入与输出端/可编程输入与输出端	
39	GPIOE4/LPWM/P06	通用输入与输出端/逻辑脉冲宽度调制/可编程输入与输出端	
40	GPIOE3/PWM3	通用输入与输出端/脉冲宽度调制	
41	GPIOE2/PWM2	通用输入与输出端/脉冲宽度调制	
42	GPIOE1/PWM1	通用输入与输出端/脉冲宽度调制	
43	NRST	复位输入	
44	GPIOE0/PWM0	通用输入与输出端/脉冲宽度调制	

（801）WT6702F

引脚号	引脚符号	引 脚 功 能	备　　注
1	OSC0	振荡信号	该集成电路为按键控制 IC，应用在长虹 LT52510F、TCL 的 MS68 机心等液晶电视上，应用电路见附图 2-640（以应用在 TCL L26E9BE，MS68 机心上为例）
2	OSC1	振荡信号	
3	VSS	地	
4	NRST	异步复位	
5	PWM1	PWM 信号	
6	RXD/IRQ3	接收信号/中断请求	
7	TXD/IRQ2	发送信号/中断请求	
8	HIN	行线信号	
9	VIN	列线信号	
10	IRQ1	中断请求	
11	SDA2	数据信号	
12	SCL2	时钟信号	
13	SDA1	数据信号	
14	SCL1	时钟信号	
15	SDA3	数据信号	
16	SCL3	时钟信号	
17	AD3/IR	地址信号/遥控信号	
18	AD0	地址信号	
19	VDD	电源	
20	VDD_RTC	电源_实时时钟	

（802）XC18V02-VQG44CES

引脚号	引脚符号	引 脚 功 能	备　　注
1	NC	空脚	该集成电路为可编程存储器，应用电路见附图 2-641（以应用在索尼 KDE-P42MRX1D 电视上为例）
2	NC	空脚	
3	TDI	测试数据输入	
4	NC	空脚	
5	TMS	测试模式选择	
6	GND	地	
7	TCK	测试时钟	
8	VCCO	电源	
9	D4	数据信号	
10	$\overline{CF}$	CF 信号	
11	NC	空脚	
12	NC	空脚	
13	OE	输出使能	
14	D6	数据信号	
15	$\overline{CE}$	芯片使能	
16	VCCO	电源	
17	VCC	电源	
18	GND	地	
19	D7	数据信号	
20	NC	空脚	
21	$\overline{CEO}$	芯片使能输出	
22	NC	空脚	
23	NC	空脚	
24	NC	空脚	
25	D5	数据信号	
26	VCCO	电源	
27	D3	数据信号	
28	GND	地	
29	D1	数据信号	

（续）

引脚号	引脚符号	引 脚 功 能	备　　注
30	NC	空脚	该集成电路为可编程存储器，应用电路见附图 2-641（以应用在索尼 KDE-P42MRX1D 电视上为例）
31	TDO	测试数据输出	
32	NC	空脚	
33	NC	空脚	
34	NC	空脚	
35	VCC	电源	
36	VCCO	电源	
37	NC	空脚	
38	VCC	电源	
39	NC	空脚	
40	D0	数据信号	
41	GND	地	
42	D2	数据信号	
43	CLK	时钟信号	
44	NC	空脚	

（803）XC2C32A-6VQG44C

引脚号	引脚符号	引 脚 功 能	备　　注
1	I/O（RESET OUT）	输入与输出端（复位输出）	该集成电路为赛灵思公司（Xilinx Inc.）推出的CoolRunner-II CPLD 系列产品， 具有 32 和 64 宏单元密度，而且都装有一个额外的 I/O 组，以支持电压转换和器件接口连接。应用在夏普 LC-26GA6E、LC-26BV6E、LC-37GA6E 、 LC-32BV6E 、LC-32GA6E 液晶电视上。引脚符号与引脚功能一栏中（）内字符与文字为应用在夏普 32BV6E 液晶电视上的实际功能
2	I/O（MULT）	输入与输出端（倍增器输入）	
3	I/O（YUV）	输入与输出端（YUV 信号，亦称 YCrCb，是被欧洲电视系统所采用的一种颜色编码方法，属于 PAL；YUV 主要用于优化彩色视频信号的传输）	
4	GND	地	
5	I/O（MUTE）	输入与输出端（静音控制）	
6	I/O（OPC）	输入与输出端（通用输入与输出）	
7	VCC	电源	
8	I/O（CE）	输入与输出端（芯片使能）	
9	TDI	测试数据	
10	TMS	测试模式选择	
11	TCK	测试时钟	
12	I/O（OSDCK）	输入与输出端（OSD 时钟）	
13	I/O（OSDD）	输入与输出端（OSD 数据）	
14	I/O（SI）	输入与输出端（串行数据）	
15	VCC	电源	
16	I/O（DRQ）	输入与输出端（DMA 通道请求信号）	
17	GND	地	
18	I（LAMP ERR）	输入端（报警指示）	
19	I/O（WRQ）	输入与输出端（数据写使能）	
20	I/O（AD19）	输入与输出端（A-D 转换信号）	
21	I/O（AD1）	输入与输出端（A-D 转换信号）	
22	I/O（AD0）	输入与输出端（A-D 转换信号）	
23	I/O（D7）	输入与输出端（数据信号）	
24	TDO	测试数据输出	
25	GND	地	
26	VCC	电源	
27	I/O（D6）	输入与输出端（数据信号）	
28	I/O（D5）	输入与输出端（数据信号）	
29	I/O（D4）	输入与输出端（数据信号）	
30	I/O（RESET）	输入与输出端（复位信号）	
31	I/O（D3）	输入与输出端（数据信号）	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
32	I/O（D2）	输入与输出端（数据信号）	该集成电路为赛灵思公司（Xilinx Inc.）推出的CoolRunner-II CPLD 系列产品， 具有 32 和 64 宏单元密度，而且都装有一个额外的 I/O 组，以支持电压转换和器件接口连接。应用在夏普 LC-26GA6E 、 LC-26BV6E 、 LC-37GA6E 、 LC-32BV6E 、 LC-32GA6E 液晶电视上。引脚符号与引脚功能一栏中（）内字符与文字为应用在夏普 32BV6E 液晶电视上的实际功能
33	I/O（D1）	输入与输出端（数据信号）	
34	I/O（D0）	输入与输出端（数据信号）	
35	VAUX	辅助电源	
36	I/O（SWITCH）	输入与输出端（开关）	
37	I/O（VGA）	输入与输出端（VGA 信号）	
38	I/O（OSD1）	输入与输出端（OSD 信号）	
39	I/O（OSD2）	输入与输出端（OSD 信号）	
40	I/O（SCART3）	输入与输出端（音视频接口信号）	
41	I/O（RX）	输入与输出端（接收信号）	
42	I/O（TX）	输入与输出端（发送信号）	
43	I/O（CL）	输入与输出端（电流限制）	
44	I/O（CLK）	输入与输出端（时钟端）	

（804）XC2S50-5TQG144C

引脚号	引脚符号	引 脚 功 能	备　注
1	VCCO	电源	该集成电路为 8 位数字处理器，应用电路见附图 2-642（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
2	TCK	测试时钟	
3	G7	绿基色信号	
4	R0	红基色信号	
5	R1	红基色信号	
6	R2	红基色信号	
7	R3	红基色信号	
8	GND	地	
9	VCC INT	电源（用于 FPGA 内部的 IP core 逻辑的供电）	
10	R4	红基色信号	
11	R5	红基色信号	
12	R6	红基色信号	
13	R7	红基色信号	
14	VCC INT	电源（用于 FPGA 内部的 IP core 逻辑的供电）	
15	GCK3	时钟输入（连接到全局时钟缓冲器）	
16	VCCO	电源（为输出驱动器）	
17	GND	地	
18	GCK2	时钟输入（连接到全局时钟缓冲器）	
19	DEI	数据使能输入	
20	VSI	场同步信号输入	
21	HSI	行同步依赖输入	
22	NC	空脚	
23	NC	空脚	
24	VCC INT	电源（用于 FPGA 内部的 IP core 逻辑的供电）	
25	GND	地	
26	SCL	串行时钟	
27	SDA	串行数据	
28	NC	空脚	
29	NC	空脚	
30	WRITE	写使能信号（在从并行模式，低电平有效）	
31	CS	芯片选择	
32	TDI	测试数据输入	
33	GND	地	
34	TDO	测试数据输出	
35	VCCO	电源（为输出驱动器）	
36	VCCO	电源（为输出驱动器）	
37	CCLK	串行模式控制数据时钟	
38	DOUT	数据输出	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
39	DIN	数据输入	该集成电路为 8 位数字处理器，应用电路见附图 2-642（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
40	NC	空脚	
41	HSO	行同步输出	
42	VSO	场同步输出	
43	DEO	数据使能输出	
44	DCK	数据时钟	
45	GND	地	
46	R7	红基色信号	
47	R6	红基色信号	
48	R5	红基色信号	
49	R4	红基色信号	
50	R3	红基色信号	
51	IRDY	主设备准备好信号	
52	GND	地	
53	VCCO	电源（为输出驱动器）	
54	TRDY	从设备就绪信号	
55	VCC INT	电源	
56	R2	红基色信号	
57	R1	红基色信号	
58	R0	红基色信号	
59	G7	绿基色信号	
60	G6	绿基色信号	
61	GND	地	
62	G5	绿基色信号	
63	G4	绿基色信号	
64	G3	绿基色信号	
65	G2	绿基色信号	
66	G1	绿基色信号	
67	G0	绿基色信号	
68	INIT	初始化（低电平）	
69	PROGRAM	程序信号（启动配置序列时拉低）	
70	VCCO	电源（为输出驱动器）	
71	VCCO	电源（为输出驱动器）	
72	DONE	输出漏极开路（表示该配置加载完成后，开始序列正在进行中）	
73	GND	地	
74	B7	蓝基色信号	
75	B6	蓝基色信号	
76	B5	蓝基色信号	
77	B4	蓝基色信号	
78	B3	蓝基色信号	
79	B2	蓝基色信号	
80	B1	蓝基色信号	
81	GND	地	
82	VCC INT	电源（用于 FPGA 内部的 IP core 逻辑的供电）	
83	B0	蓝基色信号	
84	NC	空脚	
85	NC	空脚	
86	NC	空脚	
87	NC	空脚	
88	GCK0	时钟输入（连接到全局时钟缓冲器）	
89	GND	地	

（续）

引脚号	引脚符号	引 脚 功 能	备　注
90	VCCO	电源（为输出驱动器）	
91	GCK1	时钟输入（连接到全局时钟缓冲器）	
92	VCC INT	电源（用于 FPGA 内部的 IP core 逻辑的供电）	
93	NC	空脚	
94	NC	空脚	
95	NC	空脚	
96	NC	空脚	
97	VCC INT	电源（用于 FPGA 内部的 IP core 逻辑的供电）	
98	GND	地	
99	NC	空脚	
100	NC	空脚	
101	NC	空脚	
102	NC	空脚	
103	NC	空脚	
104	NC	空脚	
105	PWDN	掉电	
106	M2	模式	
107	VCCO	电源（为输出驱动器）	
108	VCCO	电源（为输出驱动器）	
109	M0	模式	
110	GND	地	
111	M1	模式	
112	NC	空脚	
113	NC	空脚	
114	NC	空脚	
115	NC	空脚	该集成电路为 8 位数字处理器，应用电路见附图 2-642（以应用在索尼 KDE-P42MRX1D（MRX1 机心）液晶电视上为例）
116	NC	空脚	
117	NC	空脚	
118	NC	空脚	
119	GND	地	
120	NC	空脚	
121	NC	空脚	
122	NC	空脚	
123	B0	蓝基色信号	
124	B1	蓝基色信号	
125	VCC INT	电源（用于 FPGA 内部的 IP core 逻辑的供电）	
126	B2	蓝基色信号	
127	VCCO	电源（为输出驱动器）	
128	GND	地	
129	B3	蓝基色信号	
130	B4	蓝基色信号	
131	B5	蓝基色信号	
132	B6	蓝基色信号	
133	B7	蓝基色信号	
134	G0	绿基色信号	
135	GND	地	
136	G1	绿基色信号	
137	G2	绿基色信号	
138	G3	绿基色信号	
139	G4	绿基色信号	
140	G5	绿基色信号	
141	G6	绿基色信号	
142	TMS	测试模式选择	
143	GND	地	
144	VCCO	电源（为输出驱动器）	

（805）XRA10324AF

引脚号	引脚符号	引 脚 功 能	备　注
1	OUT	输出端	该集成电路为四路运算放大器，应用电路见附图 2-643（以应用在索尼 KDL-S40A12U 液晶电视上为例）
2	IN−	反相输入端	
3	IN+	正相输入端	
4	V+	电源	
5	IN+	正相输入端	
6	IN−	反相输入端	
7	OUT	输出端	
8	OUT	输出端	
9	IN−	反相输入端	
10	IN+	正相输入端	
11	V−	电源	
12	IN+	正相输入端	
13	IN−	反相输入端	
14	OUT	输出端	

（806）YDA138

引脚号	引脚符号	引 脚 功 能	备　注
1	HPOR	右通道耳机信号输出	1. 封装：采用 42 脚 SSOP 封装 2. 用途：10W 的立体声数字音频功率放大器 3. 应用领域：应用在 TCL MS88 机心（其代表机型有：LCD37K73、LCD40K73、LCD47K73、L32E64、L32M61 、 L37M61R 、 L40E64 、L40M61R、L46M61R、LCD32E64、L42M61R 等型号）液晶电视上 4. 关键参数：工作电压为 9～13.5V 5. 内部结构框图见附图 2-644
2	AVSS	地（5V 模拟）	
3	VSSBGR	地（参考电压电源）	
4	VREFR	右通道参考电压（与外部电容）	
5	INR	右通道模拟信号输入	
6	MUTEN	静音控制	
7	PVDDPR	右通道 12V 线路电源	
8	OUTPR	右通道正侧输出	
9	PVSSR	地（右通道 12V 线路）	
10	PVSSR	地（右通道 12V 线路）	
11	PVSSR	地（右通道 12V 线路）	
12	PVSSR	地（右通道 12V 线路）	
13	PVSSR	地（右通道 12V 线路）	
14	OUTMR	右通道负侧输出	
15	PVDDMR	右通道 12V 线路电源	
16	PROTN	警告信号输出	
17	SLEEPN	睡眠控制	
18	DVSS	地（数字）	
19	CKIO	时钟输入/输出	
20	XO	振荡器输出	
21	XI	振荡器输入	
22	DVDD	电源（数字电路）	
23	MODE0	工作模式选择	
24	MODE1	工作模式选择	
25	MODE2	工作模式选择	
26	VOL0	输入灵敏度设置	
27	VOL1	输入灵敏度设置	
28	PVDDML	左通道 12V 线路电源	
29	OUTML	左通道负侧输出	
30	PVSSL	地（左通道 12V 线路）	
31	PVSSL	地（左通道 12V 线路）	
32	PVSSL	地（左通道 12V 线路）	
33	PVSSL	地（左通道 12V 线路）	
34	PVSSL	地（左通道 12V 线路）	
35	OUTPL	左通道正侧输出	
36	PVDDPL	左通道 12V 线路电源	
37	HP	耳机控制	
38	INL	左通道模拟信号输入	
39	VREFL	左通道参考电压	
40	PVDDREG	12V 线路电源（稳压电路）	
41	REFA	5V 稳压输出（与外部电容）	
42	HPOL	左通道耳机信号输出	

（807）Z86229

引脚号	引脚符号	引 脚 功 能	备　注
1	I2C SEL	I^2C 地址选择	1. 封装：采用 18 脚 DIP/SOIC 封装 2. 用途：ZILOG 公司推出的 NTSC LINE 21 CCD 解码器 3. 应用领域：应用在 LCD－4400 液晶背投影电视、TCL LCD20V8NTR 液晶电视上 4. 关键参数：VDD 引脚最大极限电压范围为−0.5～6V、功耗 P_D 为 300mW、最大极限电流为：DC 电源为 30mA、DC 输出电流为 20mA、DC 输入电流为 10mA 5. 引脚排列及内部框图见附图 2-645
2	GREEN	绿色视频输出	
3	BLUE	蓝色视频输出	
4	SEN	串行使能	
5	HIN	行输入	
6	SMS	串行模式选择	
7	VIDEO	复合视频	
8	CSYNC	复合同步	
9	LPF	环路滤波器	
10	RREF	电阻参考	
11	VSS（A）	地	
12	VDD	电源	
13	VIN/INTRO	视频输入/中断输出	
14	SDA	串行数据	
15	SCK	串行时钟	
16	SDO	串行数据输出	
17	BOX	OSD 定时信号	
18	RED	红色视频输出	

（808）μPD485505

引脚号	引脚符号	引 脚 功 能	电压/V	备　注
1	DO0	读数据输出	2.11	1. 封装：采用 24 脚 SOP 封装 2. 用途：线性缓冲器 3. 应用领域：电视机 4. 关键参数：VCC 引脚电压为 4.5～5～5.5V、工作温度范围为 0～70℃ 5. 此数据在夏普 LC－20B2EA 液晶电视上测得
2	DO1	读数据输出	2.11	
3	DO2	读数据输出	3.01	
4	DO3	读数据输出	3.89	
5	$\overline{RE}$	读操作控制信号输入	0	
6	$\overline{RSTR}$	复位输入	4.79	
7	GND	地	0	
8	RCK	读时钟输入	2.28	
9	DO4	读数据输出	1.52	
10	DO5	读数据输出	1.21	
11	DO6	读数据输出	1.41	
12	DO7	读数据输出	2.39	
13	D17	读数据输出	1.21	
14	D16	读数据输出	1.21	
15	D15	读数据输出	1.21	
16	D14	读数据输出	1.39	
17	WCK	写时钟输入	2.30	
18	VCC	电源	4.89	
19	$\overline{RSTW}$	复位	4.82	
20	$\overline{WE}$	写操作控制信号输入	0	
21	DI3	写数据输入	2.11	
22	DI2	写数据输入	2.11	
23	DI1	写数据输入	1.41	
24	DI0	写数据输入	1.41	

附录 A　数字化查询光盘使用说明

A.1　概述

《最新常用液晶电视集成块速查手册》数字化查询光盘是基于机械工业出版社数字化手册开发平台开发的增值配套产品，可以方便地查询到本书的全部数据以及与这些数据相对应的内部框图和参考应用电路图；同时，还可以根据个人实际使用经验进行内容和数据的定制。

A.2　系统安装

《最新常用液晶电视集成块速查手册》数字化查询光盘与许多 Windows 安装程序一样，具有良好的用户界面。只要您之前亲手安装过其他应用程序，那您就可以轻松地安装《最新常用液晶电视集成块速查手册》数字化查询光盘。

A.2.1　运行环境

安装《最新常用液晶电视集成块速查手册》数字化查询光盘之前，需检查计算机是否满足最低安装要求。

为了能流畅地运行此软件，您的计算机必须满足以下要求：

- PIII500 以上 PC 及兼容机。
- VGA 彩色显示器（建议显示方式为 16 位真彩色以上，分辨率 1024×768 像素及以上）。
- 1GB 以上硬盘空间。
- 128MB 以上内存。
- 16 倍速 CD-ROM 驱动器。

软件要求：简体中文 Windows2000/XP 及以上操作系统。

A.2.2　安装步骤

为了保证安装程序的运行速度，在安装过程中希望关闭其他 Windows 应用程序。

安装步骤如下：

（1）在 CD-ROM 驱动器中放入《最新常用液晶电视集成块速查手册》数字化查询光盘。

（2）打开光盘后，如果是 Win7 及更高级系统打开“浏览器单机版安装包-Net40”文件夹，否则请打开“浏览器单机版安装包-Net35”文件夹，双击“Setup”图标，首先安装.NET 文件，界面如图 A.2-1 所示。

（3）在您阅读完协议内容并表示同意后单击“接受”按钮，显示图 A.2-2 所示的安装进度条。

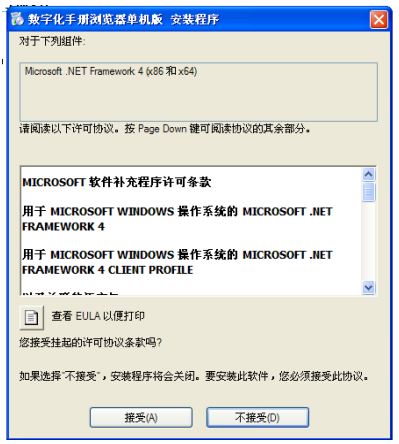


图 A.2-1　“.NET 文件安装”对话框

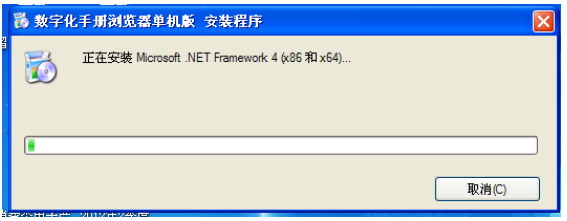
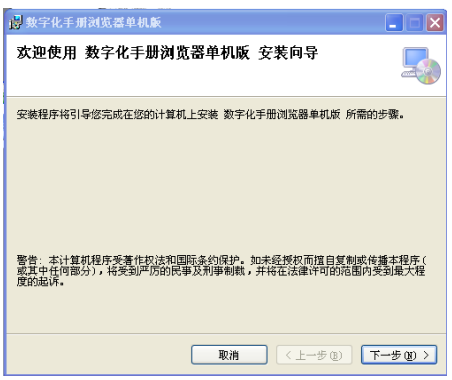


图 A.2-2　安装进度条

（4）完成安装后进入图 A.2-3 所示的数字化手册浏览器单机版安装向导。在您阅读完警告内容并表示同意后，单击“下一步”按钮。

（5）进入如图 A.2-4 所示的选择安装目录界面。系统推荐的安装目录是 C:\Program Files\机械工业信息研究院\数字化手册浏览器单机版，如果同意安装在此目录下，单击“下一步”按钮。如果希望在其他的目录中安装，单击“浏览”按钮，在弹出的对话框中选择合适的文件夹后，单击“确定”按钮，确认安装路径，然后单击“下一步”按钮。



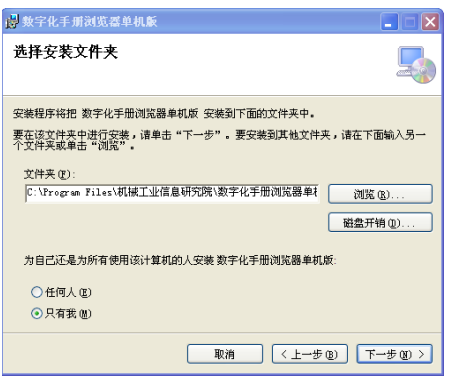


图 A.2-3 数字化手册浏览器单机版安装向导

图 A.2-4 选择安装目录界面

（6）进入如图 A.2-5 所示的确认安装界面，单击“下一步”按钮开始安装。

（7）进入如图 A.2-6 所示的数字化手册载入界面。



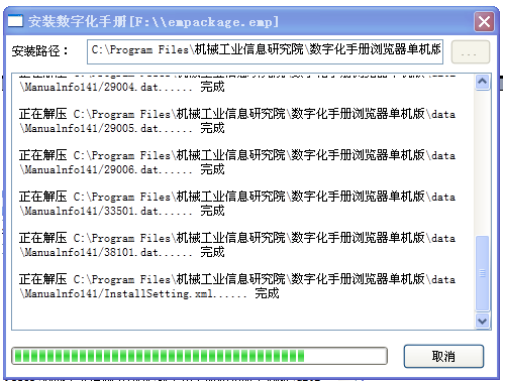


图 A.2-5 确认安装界面

图 A.2-6 数字化手册载入界面

（8）所有文件安装完毕，如图 A.2-7 所示，单击“关闭”按钮退出。

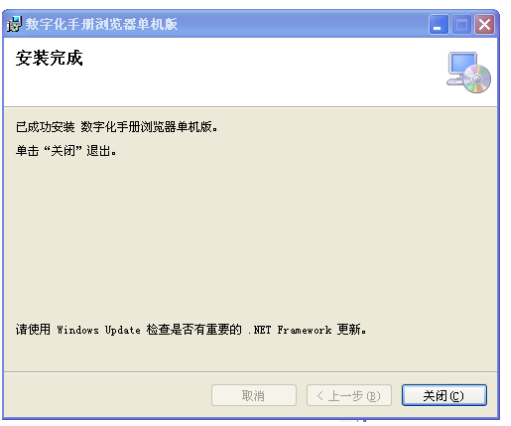


图 A.2-7 单击“关闭”退出

A.2.3 启动《最新常用液晶电视集成块速查手册》数字化查询光盘

安装完毕后，单击“开始”→“所有程序” →“数字化手册运行平台”菜单下的“数字化手册浏览器（单机版）”，或者右键选择发送到桌面快捷方式，双击快捷方式即可启动。

A.2.4 注册《最新常用液晶电视集成块速查手册》数字化查询光盘

安装完毕后，单击“开始”→“所有程序”→“数字化手册运行平台”菜单下

的“数字化手册浏览器（单机版）”，或者右键选择发送到桌面快捷方式，双击快捷方式即可启动浏览器，打开光盘里的《最新常用液晶电视集成块速查手册》数字化查询光盘 V1.0(完整安装包)，读者在第一次使用时需要完成注册流程，如图 A.2-8 所示，在“注册”对话框中，要求输入随书的序列号，并填好用户信息，单击“申请”按钮，会弹出“授权申请文件”对话框，如图 A.2-9 所示，将生成的扩展名为.req 的授权申请文件保存到选定的目标文件夹中，读者将该文件发送到 cmpdg@sina.com，随后回复给您的邮件中会包含一个扩展名为.lic 的文件，收到该.lic 文件后，单击“加载授权文件”，显示“打开”对话框，如图 A.2-10 所示，选定文件夹中的扩展名为.lic 的授权文件，完成申请流程。此时，可以正常使用数字化手册浏览器浏览《最新常用液晶电视集成块速查手册》数字化查询光盘中的内容了。



图 A.2-8　“注册”对话框

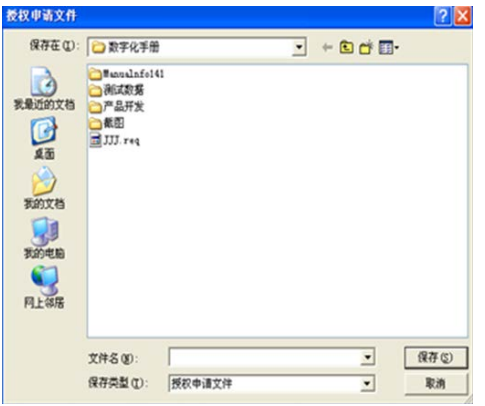


图 A.2-9　“授权申请文件”对话框

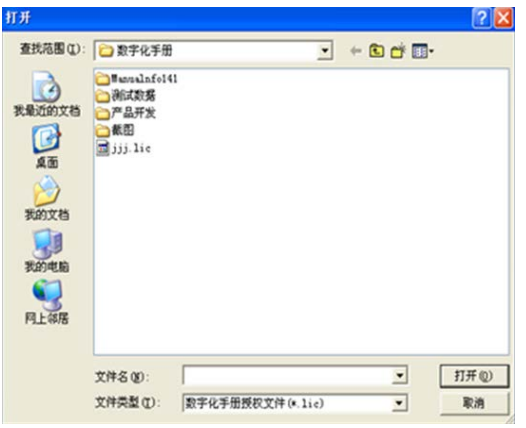


图 A.2-10　“打开”对话框

A.2.5　卸载《最新常用液晶电视集成块速查手册》数字化查询光盘

可通过执行“开始”→“所有程序” →“数字化手册运行平台”菜单下的“卸载数字化手册浏览器（单机版）”或通过“控制面板” →“添加/删除程序”来卸载数字化手册浏览器（单机版）。

A.3 主界面介绍

A.3.1 功能划分

主界面的功能划分如图 A.3-1 所示，主要包括菜单区、工具栏区、导航区、资料显示区几部分。其中菜单区和工具栏区的部分功能是重合的，工具栏区为用户提供了快捷操作方式。导航区是用来显示工具栏中的不同功能，比如目录页就为读者提供了一个目录，帮助读者快速了解手册光盘中的内容。资料显示区用来显示用户查询到的各种资料信息，包括数据、说明文字、图形、数据曲线以及超文本等。



图 A.3-1 主界面

A.3.2 菜单区

主菜单包括“打开”、“后退”、“前进”、“主页”、“搜索”、“收藏”、“注释”、“自定义”、“属性”、“升级”、“支持”、“帮助”和“退出”等多项功能，如图 A.3-2 所示。



图 A.3-2 菜单区

（1）“打开”菜单

“打开”菜单主要用于选择一本手册打开，当只有一本手册时，浏览器打开默认加载的这本唯一的手册。

（2）“前进”、“后退”菜单

“前进”、“后退”用于将浏览器界面切换到后一个或前一个页面。

（3）“搜索”菜单

通过“搜索”菜单，将导航区切换到搜索界面，此功能与工具栏中的索引  功能重合。

（4）“注释”菜单

通过“注释”菜单，可以打开或者关闭注释区窗口。

（5）“自定义”菜单

通过“自定义”菜单，可将导航区切换到自定义页。

（6）“属性”菜单

通过“属性”菜单，可显示数字化手册属性窗口。

（7）“支持”菜单

通过“支持”菜单，可显示系统支持页面。

（8）“帮助”菜单

通过“帮助”菜单，可以显示系统的帮助文档，该文档对手册浏览器的安装、使用等方面有详细的介绍。

（9）“退出”菜单

单击“退出”菜单，关闭手册浏览器。

A.3.3　工具栏区

工具栏为读者提供快捷操作的功能，由五个功能页组成。

（1）目录页  ：显示数字化手册目录树。

（2）收藏夹页  ：显示收藏夹窗口。

（3）索引页  ：显示数字化手册索引表。

（4）搜索页  ：显示资料查询窗口。

（5）自定义页  ：显示用户自定义资源目录树。

A.3.4　导航区

导航区主要用来显示工具栏中不同功能的界面，比如单击目录页  ，目录导航树如图 A.3-3 所示，主要以目录结构树的方式，使用户能够根据资料的分类一步步展开到需要查询的位置。

A.3.5　资料显示区

资料显示区域主要用来显示手册图表内容，还可以作为网页浏览器和资源管理

器使用，如图 A.3-4~图 A.3-6 所示。

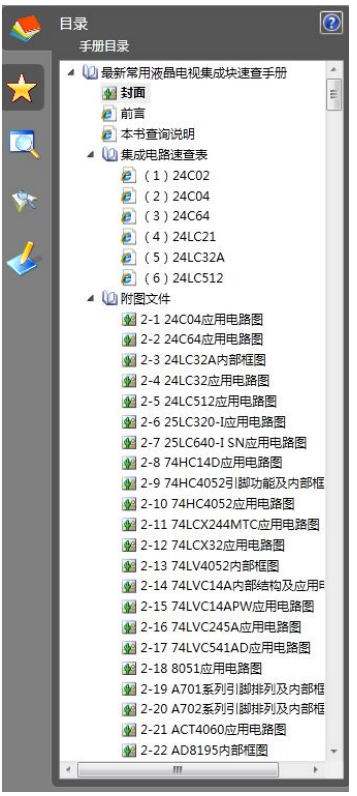


图 A.3-3 目录导航树

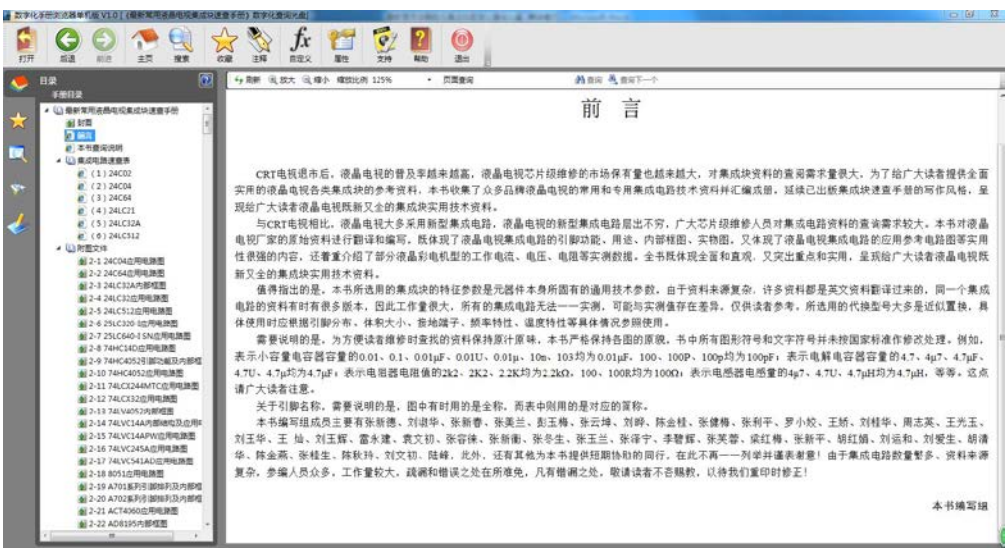


图 A.3-4　文字资料显示

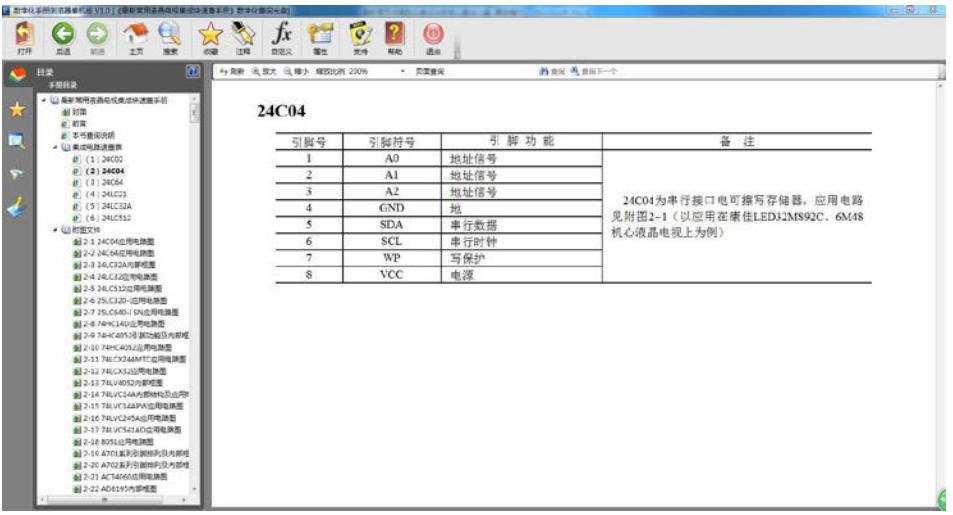


图 A.3-5　数据表显示

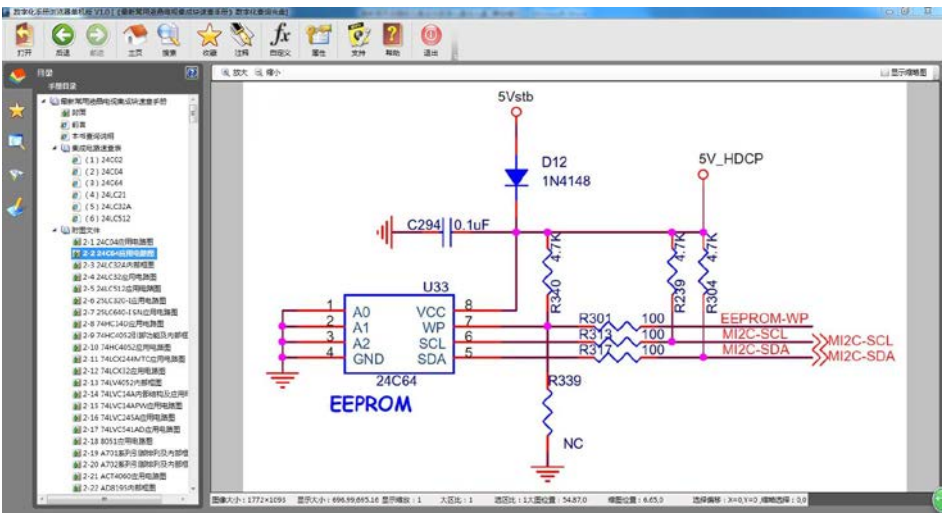


图 A.3-6　附图显示

A.4　主要功能使用介绍

A.4.1　数据查询

1. 按集成块型号名搜索

单击菜单区的搜索图标按钮，在导航区搜索栏输入集成块型号名，单击“搜索”按钮，该型号相关图表文件即显示在导航区，单击图或表文件名即可在资料显示区显示出符合要求的查询结果，如图 A.4-1 所示。

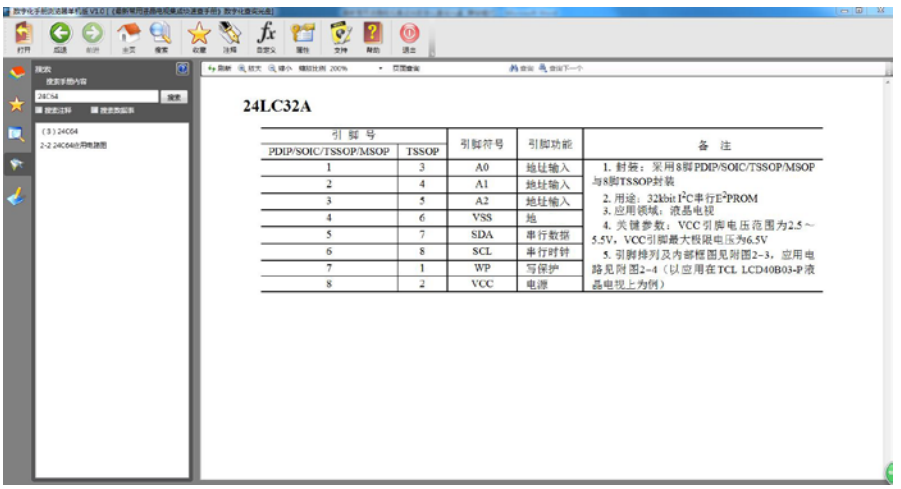


图 A.4-1　搜索结果显示

2. 按图号和数据表编号搜索

在翻阅纸质手册时，如想对照手册上的数据表查看或搜索附图，可以在导航区搜索栏输入书中的图号，即可搜出该附图，如图 A.4-2 所示。同时也可以根据手册中数据表的编号在本光盘中查询数据表，如图 A.4-3 所示。

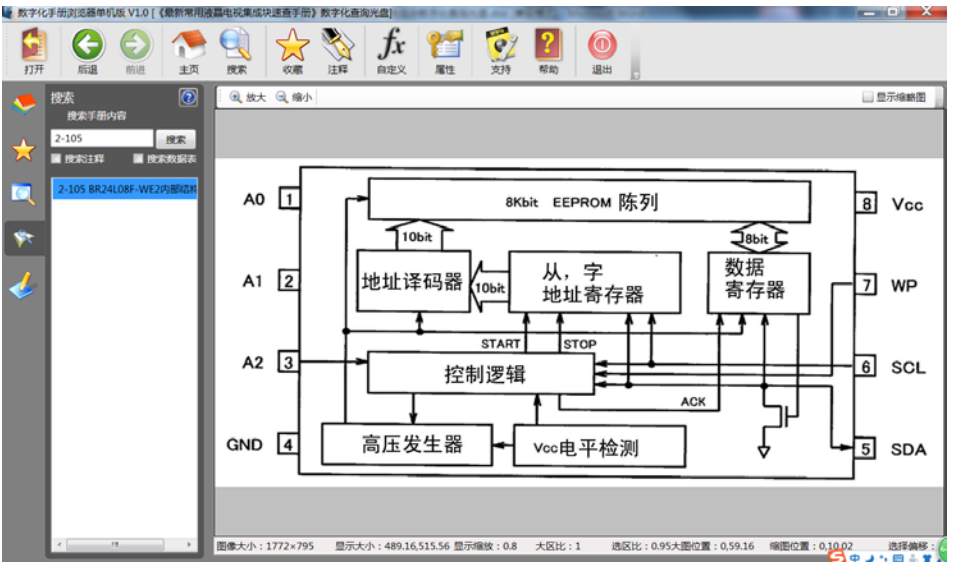


图 A.4-2　按图号搜索附图

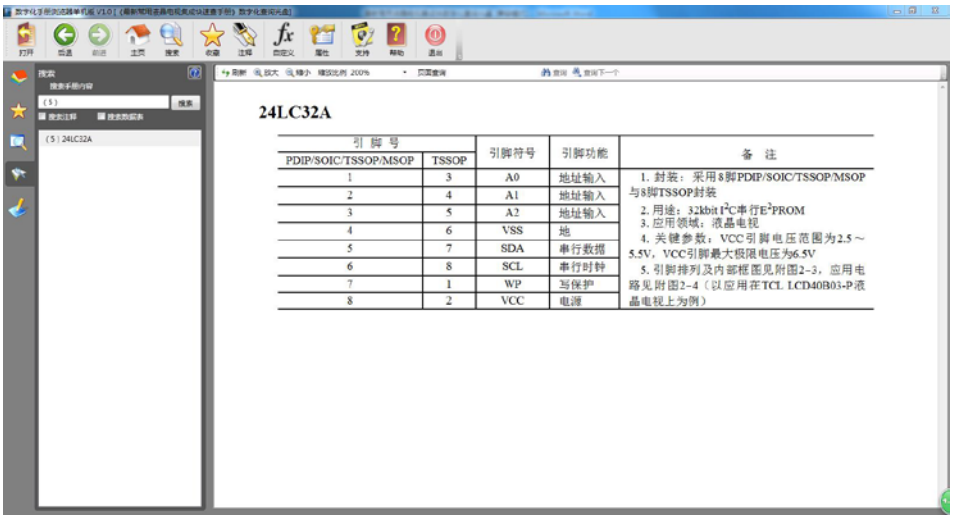


图 A.4-3　按数据表编号搜索

3. 模糊搜索

单击菜单区的搜索图标按钮，在导航区输入需要查询的内容，单击“搜索”按钮，在导航区会显示与输入内容相关的集成块型号图表，例如，输入 24C 后进行搜索，则显示图表名里包含 24C 的所有文件，如图 A.4-4 所示。

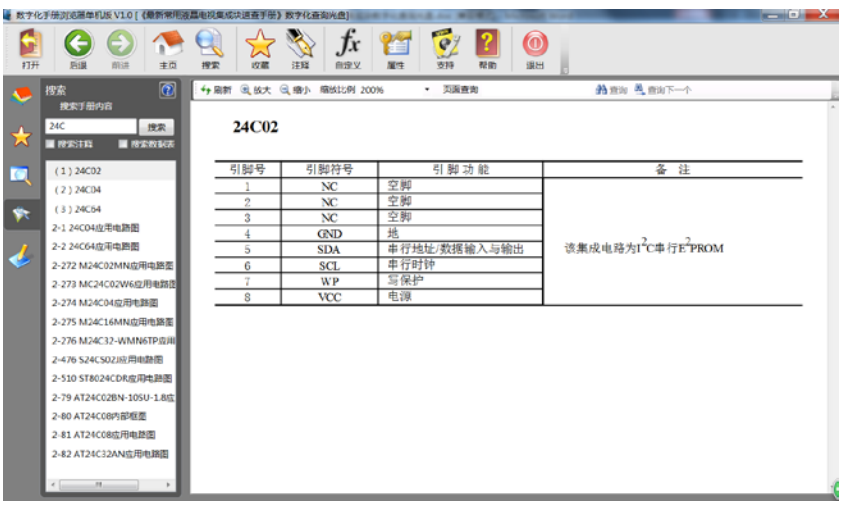


图 A.4-4　模糊搜索结果

A.4.2 数据收藏

当打开某一图表时，单击菜单区的“收藏”按钮，弹出如图 A.4-5 所示对话框，单击“添加”按钮即可。如以后想直接调出以前收藏过的图表信息，可以单击工具栏区的收藏图标按钮，即可显示出曾收藏过的图表名，如图 A.4-6 所示，想看哪个内容单击相应的图表名即可，如图 A.4-7 所示。

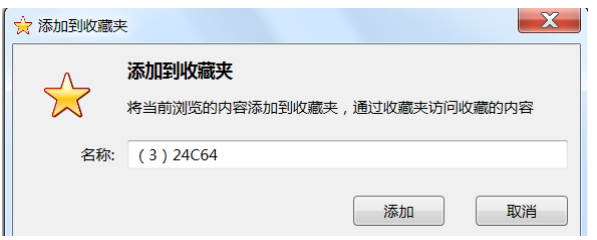


图 A.4-5 数据收藏

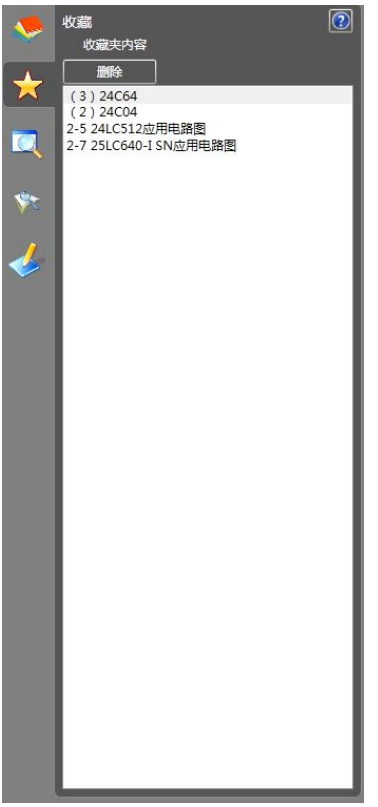


图 A.4-6 已收藏资料

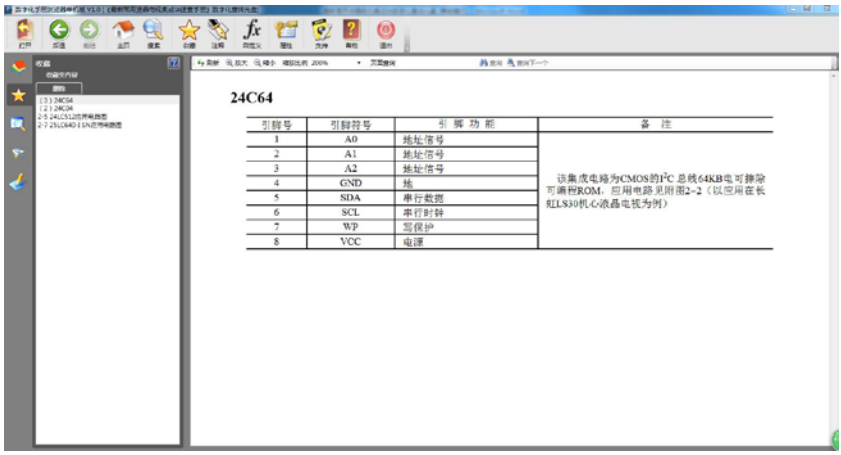

24C64
引脚号
引脚符号
引 脚 功 能
备 注
1
A0
地址信号
2
A1
地址信号
3
A2
地址信号
4
GND
地
5
SDA
串行数据
6
SCL
串行时钟
7
WP
写保护
8
VCC
电源
该集成电路为CMOS的I²C 总线64KB电可擦除可编程ROM，应用电路见附图2-2（以应用在长虹LS30机心液晶电视为例）

图 A.4-7　显示收藏资料



ZUIXIN CHANGYONG YEJING DIANSHI JICHENGKUAI SUCHA SHOUCE

地址：北京市百万庄大街22号
邮政编码：100037

电话服务
服务咨询热线：010-88361066
读者购书热线：010-68326294
010-88379203
网络服务
机工官网：www.cmpbook.com
机工官博：weibo.com/cmp1952
金书网：www.golden-book.com
教育服务网：www.cmpedu.com

封面无防伪标均为盗版

机械工业出版社微信公众号

上架指导 工业技术／电气工程／家电维修

ISBN 978-7-111-50426-9
ISBN 978-7-89405-894-2（光盘）

策划编辑◎牛新国 / 封面设计◎鞠杨

ISBN 978-7-111-50426-9
9 787111 504269 >

定价：99.00元（含1DVD）